

CUDA Multiples GPU

Marc-Antoine Le Guen

Múltiples GPU

- Muchos sistemas contienen varios GPUs
- Algunas tarjetas gráficas contienen 2 GPUs
- Se trata de aprovechar al máximo el sistema



- Estructura de datos:
 - int deviceID //id de GPU
 - o int size
 - float *a // input vector
 - float *b // input vector
 - float returnValue // final result

```
struct DataStruct {
  int deviceID;
  int size;
  float *a;
  float *b;
  float returnValue;
};
```

Cuanto GPU disponibles

```
int deviceCount;
cudaGetDeviceCount( &deviceCount );
if (deviceCount < 2) {
     printf( "We need at least two devices, but only found %d\n", deviceCount );
     return 0;
}</pre>
```

- Como manejar dos GPUs
 - Utilizar la estructura de datos definida anteriormente
 - N/2 la mitad de los datos para cada uno
 - puntero + N/2 para el segundo GPU <- offset
 - Un thread del CPU por GPU

```
DataStruct data[2];

data[0].deviceID = 0;
data[0].size = N/2;
data[0].a = a;
data[0].b = b;

data[1].deviceID = 1;
data[1].size = N/2;
data[1].a = a + N/2;
data[1].b = b + N/2;
```

- Como manejar dos GPUs
 - Un thread del CPU por GPU
 - void routine (void* pvoidData)
 - Sincronizar el thread
 - Recuperar el resultado a dentro de la estructura de datos

```
Thread thread = start_thread( routine, &(data[0]) ); //thread 1 -> device 0
routine( &(data[1]) ); // thread 0 -> device 1
end_thread( thread ); // syncro

free( a );
free( b );
printf( "Value calculated: %f\n", data[0].returnValue + data[1].returnValue );
```

- void routine (void* pvoidData)
 - Definir el device que usaremos cudaSetDevice
 - data->deviceID

```
void* routine( void *pvoidData ) {
    DataStruct *data = (DataStruct*)pvoidData;
    cudaSetDevice( data->deviceID );
......
```

void routine (void* pvoidData)

```
void* routine ( void *pvoidData ) {
       DataStruct *data = (DataStruct *)pvoidData;
       cudaSetDevice ( data->deviceID );
              size = data->size;
       float *a, *b, c, *partial c;
               *dev a, *dev b, *dev partial c;
       float
       // allocate memory on the CPU side
       a = data->a;
       b = data -> b:
       partial c = (float*)malloc( blocksPerGrid *sizeof(float);
       // allocate the memory on the GPU
       cudaMalloc ( (void**)&dev a, size*sizeof(float) );
       cudaMalloc ( (void**)&dev b, size*sizeof(float) );
       cudaMalloc((void**)&dev partial c, blocksPerGrid*sizeof(float));
       // copy the arrays 'a' and 'b' to the GPU
       cudaMemcpy( dev a, a, size*sizeof(float), cudaMemcpyHostToDevice );
       cudaMemcpy( dev b, b, size*sizeof(float), cudaMemcpyHostToDevice );
```

void routine (void* pvoidData)

```
dot<<<br/>blocksPerGrid,threadsPerBlock>>>( size, dev a, dev b, dev partial c );
// copy the array 'c' back from the GPU to the CPU
cudaMemcpy( partial c, dev partial c, blocksPerGrid*sizeof(float), cudaMemcpyDeviceToHost );
// finish up on the CPU side
c = 0;
for (int i=0; i < blocksPerGrid; i++) {</pre>
   c += partial c[i];
cudaFree( dev a );
cudaFree( dev b );
cudaFree ( dev partial c );
// free memory on the CPU side
free ( partial c );
data->returnValue = c;
return 0:
```

Múltiples GPU

- Definir una estructura de datos
- Definir una rutina : trabajo que cada GPU tendrá que hacer
- Lanzar un thread del CPU para cada GPU que trabajará en paralelo
- Y porque no usamos zero-copy memory?

Múltiples GPU - Portable Pinned memory

- La memoria pinned aparece como pinned a un solo thread del CPU (el que hizo la asignación)
 - El otro thread verá esta memoria como una memoria estándar
 - CudaMemCpy para este thread se dará como una memoria estándar -> 50% más lenta.
 - Los streams no funcionaran porque necesitan pinned memory

Múltiples GPU - Portable Pinned memory

- Felizmente hay una solución simple a este problema
 - declarar la memoria como portable
 - cudaHostAlloc
 - Flag : cudaHostAllocPortable utilizable con otros flags como cudaHostAllocWriteCombined

Verificar la compatibilidad del sistema

```
int main( void ) {
      int deviceCount:
      cudaGetDeviceCount( &deviceCount );
      if (deviceCount < 2) {</pre>
          printf( "We need at least two compute 1.0 or greater "
                "devices, but only found %d\n", deviceCount );
          return 0;
      cudaDeviceProp prop;
      for (int i=0; i<2; i++) {</pre>
          cudaGetDeviceProperties( &prop, i );
          if (prop.canMapHostMemory != 1) {
              printf( "Device %d can not map memory.\n", i );
              return 0;
```

- cudaHostAllocPortable
 - Un requerimiento es usar cudaSetDevice para avisar

```
float *a, *b;
    cudaSetDevice( 0 );
    cudaSetDeviceFlags( cudaDeviceMapHost );
    cudaHostAlloc( (void**)&a, N*sizeof(float), cudaHostAllocWriteCombined | cudaHostAllocMapped );
    cudaHostAlloc( (void**)&b, N*sizeof(float), cudaHostAllocWriteCombined | cudaHostAllocPortable |
cudaHostAllocMapped );

// fill in the host memory with data
    for (int i=0; i<N; i++) {
        a[i] = i;
        b[i] = i*2;
    }
</pre>
```

Inicializar la estructura de datos de la misma forma que antes

```
// fill in the host memory with data
   for (int i=0; i<N; i++) {</pre>
      a[i] = i;
      b[i] = i*2;
   // prepare for multithread
   DataStruct data [2];
   data[0].deviceID = 0;
   data[0].offset = 0;
   data[0].size = N/2;
   data[0].a = a;
   data[0].b = b;
   data[1].deviceID = 1;
   data[1].offset = N/2;
   data[1].size = N/2;
   data[1].a = a;
   data[1].b = b;
```

Lanzar los threads con las rutinas y recuperar el resultado tampoco cambia aquí

No podemos llamar dos veces cudaSetDevice

```
void* routine( void *pvoidData ) {
   DataStruct *data = (DataStruct*)pvoidData;
   if (data->deviceID != 0) {
      cudaSetDevice( data->deviceID );
      cudaSetDeviceFlags( cudaDeviceMapHost );
   }
}
```

- Recuperar los punteros para el GPU
- aplicar el offset a los datos

```
int.
        size = data->size;
  float *a, *b, c, *partial c;
  float *dev a, *dev b, *dev partial c;
  // allocate memory on the CPU side
  a = data->a;
  b = data -> b;
  partial c = (float*)malloc( blocksPerGrid*sizeof(float);
  // allocate the memory on the GPU
  cudaHostGetDevicePointer( &dev a, a, 0 );
  cudaHostGetDevicePointer( &dev b, b, 0 );
  cudaMalloc( (void**)&dev partial c, blocksPerGrid*sizeof(float) );
  // offset 'a' and 'b' to where this GPU is gets it data
  dev a += data->offset;
  dev b += data->offset;
```

Ejecutamos el kernel y recuperamos el resultado

```
dot<<<br/>blocksPerGrid,threadsPerBlock>>>( size, dev a, dev b, dev partial c );
// copy the array 'c' back from the GPU to the CPU
cudaMemcpy( partial c, dev partial c, blocksPerGrid*sizeof(float), cudaMemcpyDeviceToHost);
// finish up on the CPU side
c = 0;
for (int i=0; i < blocksPerGrid; i++) {</pre>
    c += partial c[i];
cudaFree( dev partial c );
// free memory on the CPU side
free( partial c );
data->returnValue = c;
return 0;
```