

# EX1 詳見課本8-34頁

1. 請設計一個使用共陰七段顯示的霹靂燈電路。時脈信號 Clk 下緣觸發。當同步下緣觸發清除信號 Clr 為邏輯 '0' 時，不論現狀態為何者，次一狀態使七段顯示器顯示 L 的字樣。當 Clr 為邏輯 '1' 時，依循 Clk 下緣的上數( $Up = '1'$ )與下數( $Up = '0'$ )顯示順序分別為：

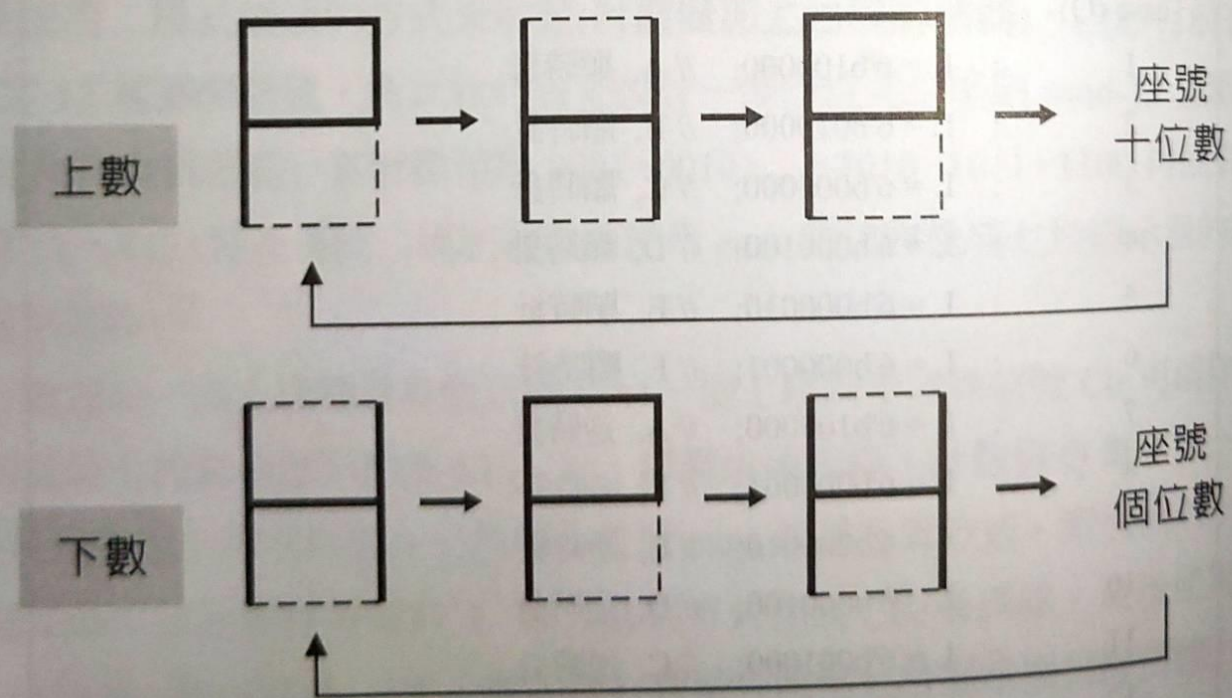


圖 8-30