

EX1

請設計四位元二進制對共陽七段解碼電路。

- 注意：並非共陰，課本範例是共陰七段解碼。
- 提示：測試檔的Wave輸出請參考課本的圖7-29，但是Q的輸出內容要跟下圖一樣。

七段顯示	a	b	c	d	e	f	g	十六進制碼 (HEX)
0	0	0	0	0	0	0	1	01H
1	1	0	0	1	1	1	1	4FH
2	0	0	1	0	0	1	0	12H
3	0	0	0	0	1	1	0	06H
4	1	0	0	1	1	0	0	4CH
5	0	1	0	0	1	0	0	24H
6	0	1	0	0	0	0	0	20H
7	0	0	0	1	1	1	1	0FH
8	0	0	0	0	0	0	0	00H
9	0	0	0	0	1	0	0	04H