Table of Contents

A הוראות כלליות לעבודה עם ערכות הפיתוח במעבדה:	2
ב הומר עזר:	2
משפחה Basic Timer): משפחה Basic Timer):	2
D חלק תיאורטי – Advanced Timers (משפחה MSP430x4xx):	3
חלק מעשי – כתיבת קוד מערכת פורטאבילי בשפת אסמבלי:	3
F הבהרות:	4
צורת הנשה דוח מכיו: G	4

Basic and Advanced Timers דו"ח מכין מס' 5 – ניסוי

A. <u>הוראות כלליות לעבודה עם ערכות הפיתוח במעבדה:</u>

השלט הממוסגר הבא נמצא בכל עמדה בכיתת המעבדה 204/33, רלוונטי החל מניסוי מספר 3 ואילך *בעבודה על ערכת הפיתוח במעבדה.*

1. סדר פעולות בסיום יום העבודה:

- ביצוע shut down מלא למחשב.
 - **כיבוי** מכשירי המדידה.

2. במידה והתקבלה בחלון סביבת IAR אחת ההודעות:

"Failed to initialize"

"Communication error"

נתק למשך 5 שניות את החיבור בין שני כבלי ה- USB (מאחורי ערכת הפיתוח של MSP430).

<u>.B חומר עזר:</u>

Basic Timer1 ❖

בקובץ מעבדה MSP430x4xx user guide עמודים <mark>425 – 425</mark>

.1.Tutorial (חומר כתוב + וידאו).

:Advanced Timers *

- 1. קובץ הכנה Tutorial No.6 (חומר כתוב + וידאו).
 - 2. **Timer_B** קריאה מקדימה

בקובץ מעבדה MSP430x4xx user quide עמודים 498 – 473

"Personal Evaluation Kit" חומר עזר עבור ערכת פיתוח אישית במודל הנמצא תחת לשונית 3

.C <u>חלק תיאורטי – Basic Timer (משפחה C</u>

- 1. רשום את ערך רגיסטר BTCTL לצורך ביצוע פסיקה במרווחי זמן של
 - 2. מהו ערכם של הרגיסטרים BTCNT1 ו- BTCNT2 לאחר שנייה זו.
- 3. הסבר את שני אופני העבודה של טיימר Basic Timer1. ואת היתרון של כל אחד מהם.
- 4. רשום את ערך רגיסטר BTCTL לצורך ביצוע פסיקה במרווחי זמן של 8usec (הכי קרוב שאפשר).
 - 5. הסבר כיצד פועלת פסיקת Basic Timer1 ועל הצורך בה.
 - באופן העבודה של שני טיימרים נפרדים בגודל 8-bit.

clk1 = ACLK, clk2 = SMCLK, BTIP = 0x7 נתונים:

חשב והסבר, בכמה מתקדם הערך BTCNT1 בין פסיקות עוקבות של הטיימר.

.D חלק תיאורטי – Advanced Timers (משפחה D.).

- 1. מנה מס' אפליקציות שניתן לבצע בעזרת Timer B.
 - .2 מנה את אופני העבודה של Timer B.
- 3. מה משמעות ומטרת השימוש של אופן Capture ואופן
 - 4. הסבר מהי מטרת יחידת Output Unit ומה היתרון שלה?
- 5. הסבר רעיונית, כיצד ניתן למנות תדר לא ידוע של שעון חיצוני המחובר למעבד?
- מהו ערך הרגיסטר Compare mode- והוא מקונפג ל-32768Hz) ACLK מוזן ע"י Timer_B 6. כאשר דשר TECCR0 לצורך אפשור פסיקה פעם בשנייה.

<u>חלק מעשי – כתיבת קוד מערכת פורטאבילי בשפת אסמבלי:</u> E

- את הלחצנים PB1, PB0 נדרש לחבר לרגלי הבקר P2.1, P2.0 בהתאמה.
- את מסך ה- LCD נדרש לחבר לפורט P1 עבור D7-D0 ואת שלושת קווי הבקרה לרגליים LCD . LAB3 את מסך ה- LCD נמצא תחת לשונית LCD הערה: חומר עזר בנושא
- ארכיטקטורת התוכנה של המערכת נדרשת להיות מבוססת Simple FSM (כמתואר בדו"ח מכין 4, סעיף E)
 המבצעת אחת מתוך ארבע פעולות בהינתן בקשת פסיקה חיצונית של לחיצת לחצן מתוך שלושת הלחצנים.
- קוד המערכת נדרש להיות מחולק לשכבות (כמתואר בדו"ח מכין 4, סעיף D) כך שהוא יהיה נייד (portable) בקלות בין משפחות MSP430x4xx, MSP430x2xx ע"י החלפת שכבת ה- BSP בלבד.
 המשמעות: קוד המערכת נדרש לרוץ על ערכת הפיתוח האישית וגם על ערכת הפיתוח במעבדה. בגישה זו רוב שלבי הפיתוח ייעשו על גבי הערכת פיתוח האישית ובדיקת שלב התאמת ה- BSP ייעשה על ערכת הפיתוח במעבדה.
- כתיבת פונקציות ה driver של ה LCD צריכות להיות ממוקמות ב HAL בעוד שפונקציה לכתיבת מחרוזת המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API .
- טרם שלב כתיבת הקוד נדרש לשרטט גרף דיאגרמת FSM מפורטת של ארכיטקטורת התוכנה של המערכת ילצרפה לדו"ח מכין. המצבים אלו הצמתים והקשתות אלו המעברים ממצב למצב בגין בקשות פסיקה.
 - ברוטינת שירות של debounce משלב זה ואילך, אסור לבצע השהייה ע"י שימוש ב poling למעט עבור בקשות פסיקה בגין לחצנים.

• להלן דרישת מצבי המערכת:

(state=idle=0): הבקר נמצא/חוזר למצב שינה (Sleep Mode).

בלחיצה על לחצן PB0):

נדרש לבצע על גבי מסך LCD שעון עצר לאחור של דקה במניית שניות (המצב ההתחלתי בכניסה למצב הוא LCD שעון עצר לאחור של מיקום המנייה על מסך ה LCD כמופיע באיור הבא:

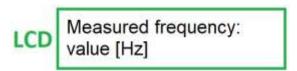


המצב מוגדר להסתיים בהגעה לערך מנייה 00:00, מצב זה נדרש לאפשר לחתוך ע"י שאר הלחצנים, במשפחה MSP430x2xx המנייה חייבת להתבצע בשימוש פסיקות מודול Timer_A0 בלבד (במשפחה MSP430x4xx לבחירתכם מתוך שיקולי תכנון).

בלחיצה על לחצן (state=2) PB1:

נדרש לממש counter (מונה תדר) למדידת תדר אות שעון חיצוני המוזן ממחולל האותות לרגל הבקר P2.4). לפי הפירוט הבא: (ובערכת הפיתוח במעבדה P2.3) את ערך התדר הנמדד יש להציג על גבי מסך LCD, לפי הפירוט הבא:

רמדידה אפגת התדר ביחידות של Hz בצורה דינאמית (ללא הצגת היסטוריית המדידות), כאשר ערך המדידה ערך המדידה ערד ביחידות של value ולא לרענן את כל המסך.



- $f \in [1Hz, 65, 535Hz]$ ערך התדר של האות הנמדד יהיה בתחום של
 - ✓ מרחק ברמת דיוק של תדר שלם.
- סינון רעשים (כלומר, במידה והתדר לא משתנה המרחק הנמדד לא ישתנה). ✓

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר. המימוש נדרש להיות מבוסס אופן עבודה Input המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר. המימוש נדרש להיות מבוסס אופן עבודה Capture. לפני חיבור המחולל לערכה, וודא שאות השעון במוצא המחולל הוא גל ריבועי עם ערכי קצוות Ov-3v. הקפד לחבר את המחולל בקוטביות נכונה, בננה שחורה ל- GND ובננה אדומה לפין הרצוי.

F. <u>הבהרות:</u>

נדרש לארגן את הקוד בצורה מסודרת <u>בלפחות</u> שני קבצים ולהפריד בין קובצי המקור של הרוטינות והתוכנית הראשית (main).

:ערך תדר ברירת המחדל של שעון MCLK הוא

$$f_{MCLK} = 32 \cdot 32768 = 2^{20} = 1,048,576 \ Hz \rightarrow T_{MCLK} = \frac{1}{2^{20}} \approx 0.954 \ \mu sec$$

G. צורת הגשה דוח מכין:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה id1_id2.zip (כאשר id1 < id2),
 רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
 - התיקייה תכיל את שני הפרטים הבאים בלבד:
 - מכין מכין "ח מכין pre lab_x.pdf מכיל תשובות לחלק תיאורטי דו"ח מכין ✓
- עם מכילה את קובצי המקור בלבד (קבצים עם סיומת **343.***) של מטלה מעשית דוח מכין. ✓

בהצלחה