

Adresse	+0	+1	+2	+3	+4	+5	+6	+7
0x8048320					8d	4c	24	04
0x8048328	83	e4	f0	ff	71	fc	51	83
0x8048330	ec	10	c7	44	24	0c	00	00
0x8048338	00	00	c7	44	24	08	00	00
0x8048340	00	00	eb	30	8b	44	24	08
0x8048348	8b	14	85	7c	95	04	08	8b
0x8048350	44	24	08	8b	04	85	88	95
0x8048358	04	08	0f	af	c2	01	44	24
0x8048360	0c	8b	54	24	08	8b	44	24
0x8048368	0c	89	04	95	9c	95	04	08
0x8048370	ff	44	24	08	83	7c	24	08
0x8048378	02	7e	c9	a1	9c	95	04	08
0x8048380	03	44	24	0c	83	c4	10	59
0x8048388	00	61	fc	c3				
0x8049570		00	00	00	00	00	00	00
0x8049578	88	94	04	08	01	00	00	00
0x8049580	02	00	00	00	03	00	00	00
0x8049588	04	00	00	00	05	00	00	00
0x8049590	00	00	00	00				
0x8049598		00	00	00	00	00	00	00
0x80495a0	00	00	00	00	00	00	00	00
0x10000000								
0x10000008								
0x10000010								
0x10000018								
0x10000020								
0x10000028								
0x10000030								
0x10000038								
0x10000040								

## Contenu du registre %eax : Accumulateur

Valeurs:

1

**Contenu du registre %ebx :**

Valeurs:

2

**Contenu du registre %ecx :**  
Valeurs:  
3

**Contenu du registre %edx :**

Valeurs:

4

Contenu du registre %edi :  
Valeurs:  
5

**Contenu du registre %esi :**  
Valeurs:  
6

**Contenu du registre %ebp : Frame pointer**

Valeurs:

7



**Contenu du registre %esp : Stack pointer**

Valeurs:

0x10000040

[illegible]

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>

Demande d'exécution				
<i>Unité fonctionnelle</i>	<i>Opération</i>	<i>Registre source 1</i>	<i>Registre source 2</i>	<i>Registre destination</i>





Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Transaction entre cache et mémoire									
<i>Type</i> <i>lecture/écriture</i>	<i>Adresse</i> <i>ligne</i>	<i>Contenu de la ligne</i>							
		0	1	2	3	4	5	6	7

Morceau de cache													
<i>Hachage</i>	<i>Ensemble</i>	<i>Adresse</i>	<i>Date</i>	<i>Valide</i>	<i>Modifié</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>
0	0												
	1												
	2												
	3												
32	0												
	1												
	2												
	3												
64	0												
	1												
	2												
	3												
96	0												
	1												
	2												
	3												
128	0												
	1												
	2												
	3												
160	0												
	1												
	2												
	3												
192	0												
	1												
	2												
	3												
224	0												
	1												
	2												
	3												



Morceau de cache													
<i>Hachage</i>	<i>Ensemble</i>	<i>Adresse</i>	<i>Date</i>	<i>Valide</i>	<i>Modifié</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>	<i>Valeur</i>
256	0												
	1												
	2												
	3												
288	0												
	1												
	2												
	3												
320	0												
	1												
	2												
	3												
352	0												
	1												
	2												
	3												
384	0												
	1												
	2												
	3												
416	0												
	1												
	2												
	3												
448	0												
	1												
	2												
	3												
480	0												
	1												
	2												
	3												