

Publications version 1.32

Ronan Keryell

June 11, 2015

- Version PostScript : <http://enstb.org/~keryell/publications/biblio/publications.ps>
- Version PDF : <http://enstb.org/~keryell/publications/biblio/publications.pdf>
- Version HTML : <http://enstb.org/~keryell/publications/biblio/html>

Contents

1	Compilation & Parallelization for HPC and Embedded Systems — <i>Compilation & parallélisation</i>	1
2	Hardware Secure Architectures for Distributed Computing — <i>Sécurité matérielle pour le calcul distribué</i>	1
3	High Performance Computing Architecture — <i>Architecture des ordinateurs à haute performance</i>	1
4	Multimedia, Networking & P2P — <i>Multimédia, réseaux & PàP</i>	1
5	Low Performance Computing ☺: Domotics — <i>Informatique à Faible Performance ☺: domotique</i>	1
6	Operating systems — <i>Systèmes d’exploitation</i>	1
7	Teaching — <i>Enseignement</i>	1
8	Presentations — <i>Présentations</i>	2
9	D’autres articles et rapports — <i>Some other articles and reports</i>	2

1 Compilation & Parallelization for HPC and Embedded Systems — *Compilation & parallélisation*

References

- [1] Mehdi AMINI, Corinne ANCOURT, Béatrice CREUSILLET, François IRIGOIN and Ronan KERYELL. *Patterns for Parallel Programming on GPUs*, Chapter “Program Sequentially, Carefully, and Benefit from Compiler Advances for Parallel Heterogeneous Computing”, pages 151–171. Saxe-Coburg Publications, 2014.
- [2] Julien MOTTIN, François PACULL, Ronan KERYELL and Pascal SCHLEUNIGER. *Smart Multicore Embedded Systems (SMECY)*, Chapter “Compilation Tool Chains and Intermediate Representations”, pages 21–34. Springer, November 2013.

- [3] Serge GUELTON, François IRIGOIN and Ronan KERYELL. « Compilation pour cibles hétérogènes : le cas Terapix. » *Techniques et Sciences Informatiques*, **32**(6), pages 699–723, 2013. URL <http://www.cri.ensmp.fr/classement/doc/A-511.pdf>.
- [4] Mehdi AMINI, François IRIGOIN, Fabien COELHO and Ronan KERYELL. « Compilation et optimisation statique des communications hôte-accélérateur. » *Techniques et Sciences Informatiques*, **31**(8-10), pages 1205–1232, 2012.
- [5] François IRIGOIN, Mehdi AMINI, Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET and Ronan KERYELL. « Polyèdres et compilation. » *Techniques et Sciences Informatiques*, **31**(8-10), pages 987–1019, 2012.
- [6] Massimo TORQUATI, Marco VANNESCHI, Mehdi AMINI, Serge GUELTON, Ronan KERYELL, Vincent LANORE, François-Xavier PASQUIER, Michel BARRETEAU, Rémi BARRÈRE, Claudia-Teodora PETRISOR, Éric LENORMAND, Claudia CANTINI and Filippo De STEFANI. « An innovative compilation tool-chain for embedded multi-core architectures. » *In Embedded World Conference 2012*. Nuremberg, Germany, February 2012. URL http://calvados.di.unipi.it/storage/paper_files/2012_torquati_ew.pdf.
- [7] Nicolas VENTROUX, Tanguy SASSOLAS, Alexandre GUERRE, Béatrice CREUSILLET and Ronan KERYELL. « SESAM/Par4All: A Tool for Joint Exploration of MPSoC Architectures and Dynamic Dataflow Code Generation. » *In RAPIDO'12, 4th Workshop on: Rapid Simulation and Performance Evaluation: Methods and Tools*. Paris, France, January 2012. URL http://nventrou.free.fr/papers/RAPIDO2012_NV.pdf. Best paper award.
- [8] Mehdi AMINI, Béatrice CREUSILLET, Stéphanie EVEN, Ronan KERYELL, Onil GOUBIER, Serge GUELTON, Janice Onanian MCMAHON, François Xavier PASQUIER, Grégoire PÉAN and Pierre VILLALON. « Par4All: From Convex Array Regions to Heterogeneous Computing. » *In 2nd International Workshop on Polyhedral Compilation Techniques (IMPACT 2012)*. Paris, France, January 2012. URL http://impact.gforge.inria.fr/impact2012/workshop_IMPACT/amini.pdf.
- [9] Mehdi AMINI, Fabien COELHO, François IRIGOIN and Ronan KERYELL. « Static Compilation Analysis for Host-Accelerator Communication Optimization. » *In LCPC'2011: The 24th International Workshop on Languages and Compilers for Parallel Computing*. Fort Collins, Colorado, USA, September 2011.
- [10] François IRIGOIN, Mehdi AMINI, Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET and Ronan KERYELL. « Polyèdres et Compilation. » *In RenPar'20 – 20èmes Rencontres Francophones en Parallélisme*. Saint-Malo, France, May 2011. <http://www.cri.ensmp.fr/classement/doc/A-464.pdf>.
- [11] Mehdi AMINI, Fabien COELHO, François IRIGOIN and Ronan KERYELL. « Compilation et optimisation statique des communications hôte-accélérateur. » *In RenPar'20 – 20èmes Rencontres Francophones en Parallélisme*. Saint-Malo, France, May 2011. <http://www.cri.ensmp.fr/classement/doc/A-451.pdf>.

- [12] Serge GUELTON, Ronan KERYELL and François IRIGOIN. « Compilation pour cibles hétérogènes : automatisation des analyses, transformations, et décisions nécessaires. » *In RenPar'20 – 20èmes Rencontres Francophones en Parallélisme*. Saint-Malo, France, May 2011. <http://www.cri.ensmp.fr/classement/doc/A-449.pdf>.
- [13] Mehdi AMINI, Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET, Serge GUELTON, François IRIGOIN, Pierre JOUVELOT, Ronan KERYELL and Pierre VILLALON. « PIPS Is not (just) Polyhedral Software. » *In First International Workshop on Polyhedral Compilation Techniques (IMPACT 2011)*. Chamonix, France, April 2011. <http://perso.ens-lyon.fr/christophe.alias/impact2011/impact-09.pdf>.
- [14] Jean-Christophe Le LANN, Bernard POTTIER, Matthieu GODET and Ronan KERYELL. *Loosely Coupled Accelerators for Reconfigurable SoC*. Technical Report, ENST Bretagne, May 2007. <http://enstb.org/~keryell/publications/rapports/2007/CommeEngineSoC>.
- [15] Frank HANNIG, Hritam DUTTA, Alexey KUPRIYANOV, Jürgen TEICH, Rainer SCHAFFER, Sebastian SIEGEL, Renate MERKER, Ronan KERYELL, Bernard POTTIER and Olivier SENTIEYS. « Co-Design of Massively Parallel Embedded Processor Architectures. » *In ReCoSoC'05*. Montpellier, France, June 2005. <http://enstb.org/~keryell/publications/conf/2005/ReCoSoC>.
- [16] Joël CAMBONIE, Sylvain GUÉRIN, Ronan KERYELL, Loïc LAGADEC, Bernard POTTIER, Olivier SENTIEYS, Bernt WEBER and Samar YAZDANI. « Compiler and system techniques for SoC distributed reconfigurable accelerators. » *In SAMOS IV: International workshop on Systems, Architectures, Modeling, and Simulation*, Volume 3133. Lecture Notes in Computer Science, Springer-Verlag, Samos, Greece, July 2004. <http://www.springerlink.com/content/ujxyjbkgrcy8eanh/fulltext.pdf>.
- [17] Sylvain GUÉRIN, Ronan KERYELL and Bernt WEBER. *Transformations de langage de haut niveau pour exécution partielle en logique reconfigurable*. Technical Report ENSTBr/INFO/RR/2004-?, Département Informatique, Nationale Supérieure des Télécommunications de Bretagne, France, April 2004. <http://enstb.org/~keryell/publications/rapports/2004/PHRASE/toReconfig>.
- [18] Stéphanie EVEN, Ronan KERYELL, Nicolas FLIPO and Michel POULIN. *Développements et interfaces de PROSE 3.5, Contribution du Centre d'Informatique Géologique au Programme de recherche Piren Seine*. Technical Report LHM/RD/04/04, Laboratoire Informatique & Télécommunications, École Nationale Supérieure des Télécommunications de Bretagne, France, 2004.
- [19] Stéphanie EVEN, Nicolas FLIPO, Michel POULIN, Stéphane BONNIEZ and Ronan KERYELL. *Développements opérationnels des outils de modélisation de la qualité de l'eau dans le bassin de la Seine, PROSE à tubes de courant, version 3, Contribution du Centre d'Informatique Géologique de l'Ecole des Mines de Paris au Programme de recherche Piren Seine*. Technical Report, Laboratoire Informatique & Télécommunications, École Nationale Supérieure des Télécommunications de Bretagne, France, 2003.

- [20] Laura BARRERO SASTRE, Fabien DAGNAT, Emmanuel Donin DE ROSIÈRE, Ronan KERYELL and Nicolas TORNERI. « Bib \TeX ++: Toward Higher-order Bib \TeX ing. » *In EuroTeX'2003 – 14th European TeX Conference*. ENST Bretagne, France, June 2003. <http://enstb.org/~keryell/publications/conf/2003/EuroTeX>.
- [21] Thi Viet Nga NGUYEN, François IRIGOIN, Corinne ANCOURT and Ronan KERYELL. « Efficient Intraprocedural Array Bound Checking. » *In Second International Workshop on Automated Program Analysis, Testing and Verification (WAPATV01)*. Toronto, Canada, May 2001. <http://www.cri.ensmp.fr/doc/A-316.ps>.
- [22] Corinne ANCOURT, Fabien COELHO, François IRIGOIN and Ronan KERYELL. « A Linear Algebra Framework for Static HPF Code Distribution. » *Scientific Programming*, 6(1), pages 3–27, Spring 1997. Special Issue — High Performance Fortran Comes of Age.
- [23] Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET and Ronan KERYELL. « How to Add a New Phase in PIPS: the Case of Dead Code Elimination. » *In Proceedings of the Sixth Workshop on Compilers for Parallel Computers (CPC'96)*, pages 19–30. Aachen, Germany, December 1996. Récupérable par WWW à <http://www.cri.ensmp.fr/classement/doc/A-300>.
- [24] Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET, François IRIGOIN, Pierre JOUVELOT and Ronan KERYELL. « PIPS: a Workbench for Program Parallelization and Optimization. » *In European Parallel Tool Meeting'96*. ONERA, October 1996.
- [25] Ronan KERYELL, Corinne ANCOURT, Fabien COELHO, Béatrice CREUSILLET, François IRIGOIN and Pierre JOUVELOT. *PIPS: A Framework for Building Interprocedural Compilers, Parallelizers and Optimizers*. Technical Report 289, Centre de Recherche en Informatique, École Nationale Supérieure des Mines de Paris, France, April 1996. Récupérable par WWW à <http://www.cri.ensmp.fr/classement/doc/A-283.ps.gz>.
- [26] Pierre FIORINI, François IRIGOIN and Ronan KERYELL. « Modèle de Compilation d'HPF pour la Machine MIMD à Bancs Mémoire et Réseau Distribué Programmable Phénix. » *In RenPar'8*, May 1996. http://www.cri.ensmp.fr/classement/doc/A-283-compilation_phenix-HP-4Si-MX-600dpi-A4
- [27] Corinne ANCOURT, Fabien COELHO, François IRIGOIN and Ronan KERYELL. *A Linear Algebra Framework for Static HPF Code Distribution*. Technical Report A-278-CRI, Centre de Recherche en Informatique, École Nationale Supérieure des Mines de Paris, France, November 1995. À paraître dans « *Scientific Programming* ». Récupérable par WWW à <http://www.cri.ensmp.fr/classement/doc/A-278.ps.gz>.
- [28] Corinne ANCOURT, Fabien COELHO, François IRIGOIN and Ronan KERYELL. « A Linear Algebra Framework for Static HPF Code Distribution. » *In CPC'93: Fourth Workshop on Compilers for Parallel Computers*. Delft, Hollande, December 1993.

2 Hardware Secure Architectures for Distributed Computing — *Sécurité matérielle pour le calcul distribué*

References

- [1] Guillaume DUC and Ronan KERYELL. « Un panorama des architectures informatiques sécurisées et de confiance. » *In CE&SAR'2008 (Computer & Electronics Security Applications Rendez-vous)*, December 2008. <http://enstb.org/~keryell/publications/conf/2008/CESAR>.
- [2] Christophe CÉRIN, Jean-Christophe DUBACQ, Thomas HÉRAULT, Ronan KERYELL, Jean-Louis PAZAT, Jean-Louis ROCH and Sébastien VARETTE. *Systèmes répartis en action : de l'embarqué aux systèmes à large échelle : Sécurité dans les grilles de calcul*, Chapter 8, pages 153–186. Informatique et systèmes d'information. Hermes Science Publications / Lavoisier, Paris, traité ic2 Edition, November 2008.
- [3] Guillaume DUC and Ronan KERYELL. « CryptoPage : une architecture efficace combinant chiffrement, intégrité mémoire et protection contre les fuites d'informations. » *Techniques et Sciences Informatiques*, **27**(6), pages 779–814, 2008.
- [4] Guillaume DUC and Ronan KERYELL. *CryptoPage : une architecture efficace combinant chiffrement, intégrité mémoire et protection contre les fuites d'informations (version étendue)*. Technical Report, ENST Bretagne, August 2008. <http://enstb.org/~keryell/publications/conf/2008/TSI>.
- [5] Sebastien VARRETTE, Jean-Louis ROCH, Guillaume DUC and Ronan KERYELL. « Building Secure Resources to Ensure Safe Computations in Distributed and Potentially Corrupted Environments. » *In Workshop on Secure, trusted, manageable and controllable Grid Services (SGS'2008)*, August 2008. <http://enstb.org/~keryell/publications/conf/2008/SGS>.
- [6] Guillaume DUC and Ronan KERYELL. « Improving virus protection with an efficient secure architecture with memory encryption, integrity and information leakage protection. » *Journal in Computer Virology*, September 2007. <http://dx.doi.org/10.1007/s11416-007-0062-0>.
- [7] Guillaume DUC and Ronan KERYELL. « Support architectural pour identification de programmes chiffrés dans une architecture sécurisée sans système d'exploitation de confiance. » *In Symposium en Architecture de Machines (SYMPA'2008)*, February 2008. <http://enstb.org/~keryell/publications/conf/2008/SympA>.
- [8] Guillaume DUC and Ronan KERYELL. « CryptoPage : un processeur sécurisé avec chiffrement, intégrité mémoire et protection contre les fuites d'informations. » *In Symposium sur la Sécurité des Technologies de l'Information et des Communications (SSTIC 2007)*, May 2007. <http://actes.sstic.org/SSTIC07/CryptoPage>.
- [9] Guillaume DUC and Ronan KERYELL. « CryptoPage: an Efficient Secure Architecture with Memory Encryption, Integrity and Information Leakage Protection. »

- In Proceedings of the 22th Annual Computer Security Applications Conference (ACSAC'06)*, pages 483–492. IEEE Computer Society, December 2006.
<https://info.enstb.org/projets/cryptopage/documents/2006/ACSAC>.
- [10] Guillaume DUC and Ronan KERYELL. « CRYPTOPAGE/HIDE : une architecture efficace combinant chiffrement, intégrité mémoire et protection contre les fuites d'informations. » *In Symposium en Architecture de Machines (SYMPA'2006)*, pages 178–188, October 2006.
 - [11] Sebastien VARRETTE, Guillaume DUC, Ronan KERYELL, Jean-Louis ROCH and Franck LEPREVOST. *Building Secure Resources to Ensure Safe Computations in Distributed and Potentially Corrupted Environments*. Technical Report, ENST Bretagne, June 2006.
<http://enstb.org/~keryell/publications/rapports/2006/SAFESCALE>.
 - [12] Guillaume DUC and Ronan KERYELL. *The concept of secure processes for LINUX on the CRYPTOPAGE/x86 secure architecture*. Technical Report, ENST Bretagne, January 2006.
https://info.enstb.org/projets/cryptopage/documents/2006/TechReports/techreport_200
 - [13] Guillaume DUC, Ronan KERYELL and Cédric LAURADOUX. « CryptoPage : support matériel pour cryptoprocessus. » *Techniques et Sciences Informatiques*, **24/6**, pages 667–701, 2005.
<http://enstb.org/~keryell/publications/articles/2005/TSI>.
 - [14] Guillaume DUC and Ronan KERYELL. « Portage de l'architecture sécurisée CRYPTOPAGE sur un microprocesseur x86. » *In Symposium en Architecture de Machines (SympA'2005)*, pages 61–72. Le Croisic, presqu'île de Guérande, France, April 2005.
<http://enstb.org/~keryell/publications/conf/2005/SympA>.
 - [15] Guillaume DUC and Ronan KERYELL. *Portage d'un système GNU/LINUX sur l'architecture sécurisée CRYPTOPAGE/x86*. Technical Report, ENST Bretagne, December 2004.
http://info.enstb.org/projets/cryptopage/documents/techreport_200412.pdf.
 - [16] Guillaume DUC, Ronan KERYELL and Cédric LAURADOUX. *CryptoPage : support matériel pour cryptoprocessus – version étendue*. Technical Report ENSTBr/INFO/RR/2004-?, Laboratoire Informatique & Télécommunications, École Nationale Supérieure des Télécommunications de Bretagne, France, August 2004.
<http://enstb.org/~keryell/publications/rapports/2004/TSI>.
 - [17] Sylvain GUILLEY, Philippe HOOGVORST, Ronan KERYELL, Jean LEROUX LES JARDINS, Philippe MATHERAT, Yves MATHIEU, Renaud PACALET and Jean PROVOST. *Spécifications de la carte à puce libre OpenSmartCard*. Technical Report, GET, June 2004.
http://www-elec.enst.fr/recherche/opensmartcard/opensmartcard_specs.pdf.
 - [18] Cédric LAURADOUX and Ronan KERYELL. « CryptoPage-2 : un processeur sécurisé contre le rejeu. » *In Symposium en Architecture et Adéquation Algorithme Architecture (SympAAA'2003)*, pages 314–321. La Colle sur Loup, France, October 2003.
<http://enstb.org/~keryell/publications/conf/2003/SympAAA>.

- [19] Ronan KERYELL. « CryptoPage-1 : vers la fin du piratage informatique ? (version courte). » In *EUROSEC'2001*. Paris, March 2001.
http://www.cri.ensmp.fr/~keryell/publications/ENSTBr_INFO_2001-001.
- [20] Ronan KERYELL. « CryptoPage-1 : vers la fin du piratage informatique ? » In *Symposium d'Architecture (SympA'6)*, pages 35–44. Besançon, France, June 2000.
http://enstb.org/~keryell/publications/ENSTBr_INFO_2000-001.
- [21] Ronan KERYELL. *Microprocesseur sécurisé*. Demande de brevet français 00 07891, École Nationale Supérieure des Télécommunications de Bretagne, June 2000.
<http://enstb.org/~keryell/publications/brevets/2000/CryptoPage-1>.

3 High Performance Computing Architecture — *Architecture des ordinateurs à haute performance*

References

- [1] Ronan KERYELL. « Architecture des machines parallèles modernes. » In *Journée de rencontre des utilisateurs du pôle de calcul intensif pour la mer*. IFREMER, October 2006.
<http://enstb.org/~keryell/publications/exposes/2006/IFREMER>.
- [2] Ronan KERYELL. « Apport des Instructions Multimédia — Quelques Techniques de Compilation. » In *Séminaire Environnements Virtuels Distribués'97*, December 1997.
<http://enstb.org/~keryell/publications/exposes/1997/EVD1997>.
- [3] Ronan KERYELL. « Les Supercalculateurs. » In *Les Entretiens de la Villette — 8 — La Vitesse*, March 1997.
- [4] Ronan KERYELL. « Architecture Globale des Ordinateurs : du Séquentiel au Parallélisme. » In *Technologie, Architecture et Logiciel de Base : Situation et Évolution des Calculateurs Numériques*. Club des Utilisateurs de l'Informatique du CEA (CUIC) — Comité Simulation et Térafllops — Direction de l'Informatique du CEA (SG/DI), CEA, CEA-CE Saclay, 91191 Gif-sur-Yvette Cédex, 13 avril 1995.
- [5] Ronan KERYELL. « D'un Petit Ordinateur Massivement Parallèle : Synthèse du Projet POMP. » *Techniques et Sciences Informatiques*, 12(6), pages 715–743, 1993. URL <http://www.cri.ensmp.fr/classement/doc/A-244.ps>.
- [6] Ronan KERYELL and Nicolas PARIS. « Activity Counter : New Optimization for the Dynamic Scheduling of SIMD Control Flow. » In *1993 International Conference on Parallel Processing — Volume II : Software*, pages II–184–II–187. Saint Charles, Ohio, USA, August 1993. URL <http://www.cri.ensmp.fr/classement/doc/A-249.pdf>.

- [7] Ronan KERYELL and Nicolas PARIS. *Activity Counter: a New Optimization for SIMD Control Flow (extended version)*. Technical Report A-265-CRI, Centre de Recherche en Informatique, École Nationale Supérieure des Mines de Paris, France, 1993. URL <http://www.cri.ensmp.fr/classement/doc/A-265.pdf>.
- [8] Ronan KERYELL. « MATISSES : une Machine à Transputer Incluant la Synchronisation Scalable. » In *RenPar5 — 5^{èmes} Rencontres sur le Parallélisme*, pages 253–256. Laboratoire Informatique de Brest — France, May 1993.
- [9] Ronan KERYELL. *POMP : d'un Petit Ordinateur Massivement Parallèle SIMD à Base de Processeurs RISC — Concepts, Etude et Réalisation*. Thèse, Laboratoire d'Informatique de l'Ecole Normale Supérieure — Université Paris XI, October 1992. <http://enstb.org/~keryell/publications/these>.
- [10] Ronan KERYELL. « Le Contrôle de Flot dans les Machines SIMD. » In *RenPar4 — 4^{èmes} rencontres de Parallélisme*, pages 100–103. Université des Sciences et Technologies de Lille — Villeneuve d'Ascq, France, March 1992.
- [11] Philippe HOOGVORST, Ronan KERYELL, Philippe MATHERAT and Nicolas PARIS. « POMP or How to Design a Massively Parallel Machine with Small Developments. » In *PARLE '91 Parallel Architectures and Languages Europe*, Volume 505(I), pages 83–100. Lecture Notes in Computer Science, Springer-Verlag, June 1991. <http://www.springerlink.com/content/51k7x4l06l15t2t2/fulltext.pdf>.
- [12] Philippe HOOGVORST, Ronan KERYELL, Philippe MATHERAT and Nicolas PARIS. *POMP or How to Design a Massively Parallel Machine with Small Developments*. Technical Report 91-5, Laboratoire d'Informatique de l'École Normale Supérieure, April 1991. URL <http://enstb.org/~keryell/publications/conf/1991/PARLE/liens-91-5.US.ps>.
- [13] Ronan KERYELL, Philippe MATHERAT and Nicolas PARIS. « POMP : un Petit Ordinateur Massivement Parallèle SIMD. » In *3^{èmes} Rencontres sur les Algorithmes & Architectures Massivement Parallèles*, pages 21–22. CIRM Luminy, France, October 1990.
- [14] Ronan KERYELL, Philippe MATHERAT and Nicolas PARIS. « POMP : a Massively Parallel Small Computer. » In *International Workshop on Algorithms and Parallel VLSI Architectures*, Volume Part A, page 181. Abbaye des Prémontrés — Pont-à-Mousson, France, June 1990.
- [15] Ronan KERYELL, Philippe MATHERAT and Nicolas PARIS. « Rapport d'Avancement de POMP. » In *Premières Journées du PRC Architecture de Machines Nouvelles*, pages 53–57. INPG/IMAG, Grenoble, France, November 1989.
- [16] Ronan KERYELL. *POMP2 : D'un Petit Ordinateur Massivement Parallèle*. Rapport de magistère, LIENS — Ecole Normale Supérieure, October 1989.
- [17] Ronan KERYELL. *POMP : Vidéo & Entrées-Sorties*. Diplôme d'étude approfondie, Paris XI, September 1988.

4 Multimedia, Networking & P2P — *Multimédia, réseaux & PàP*

References

- [1] Claude DUVALLET, Ronan KERYELL, Sylvain GUÉRIN, Yerom-David BROMBERG and Gérard BABONNEAU. « Multi-diffusion et répartition de contenus vidéos dans un réseau actif : un modèle en couches. » *In RenPar'15 – 15èmes Rencontres Francophones en Parallélisme*, pages 223–226. La Colle sur Loup, France, October 2003. <http://enstb.org/~keryell/publications/conf/2003/RenPar>.
- [2] Claude DUVALLET, Ronan KERYELL, Sylvain GUÉRIN, Yerom-David BROMBERG and Gérard BABONNEAU. *Streaming video contents in an active network over multicast IP using a layer model*. Technical Report, ENST Bretagne, October 2003. <http://enstb.org/~keryell/publications/rapports/2003/ReActive>.

5 Low Performance Computing ☺: Domotics — *Informatique à Faible Performance ☺: domotique*

Un clin d'œil à LPF (*Low Performance Fortran*) ☺.
A winckle to LPF (*Low Performance Fortran*) ☺.

References

- [1] Mahmoud GHORBEL, Maria-Teresa SEGARRA, Jérôme Kerdreux, Ronan KERYELL, André THEPAUT and Mounir MOKHTARI. « Networking and Communication in Smart Home for People with Disabilities. » *In ICCHP'2004 — 9th International Conference on Computers Helping People with Special Needs*, Volume 3118. Lecture Notes in Computer Science, Springer-Verlag, Paris, France, July 2004. <http://enstb.org/~keryell/publications/conf/2004/ICCHP2004>.
- [2] Maria-Teresa SEGARRA, André THÉPAUT, Ronan KERYELL, Jérôme POICHET, Arantzazu PLAZAOLA and Benoît PECATTE. « Ametsa : a Generic Home Control System Based on UPnP. » *In ICOST2003*. Paris, France, September 2003. <http://enstb.org/~keryell/publications/conf/2003/ICOST>.
- [3] Maria-Teresa SEGARRA, Ronan KERYELL, Arantzazu PLAZAOLA and Mounir MOKHTARI. « Ametsa : un système de contrôle de l'environnement domestique générique fondé sur UPnP. » *In SETIT2003*. Sousse, Tunisie, March 2003. <http://enstb.org/~keryell/publications/conf/2003/SETIT>.

6 Operating systems — *Systèmes d'exploitation*

References

- [1] Ronan KERYELL. *Utilisation du logiciel de sauvegarde AMANDA — version étendue*. Technical Report ENSTBr/INFO/RR/2001-009, Laboratoire Informatique & Télécommunications, École Nationale Supérieure des Télécommunications de Bretagne, France, October 2001.
<http://www.cri.ensmp.fr/~keryell/publications/conf/2001/JRES2001/amanda>.
- [2] Ronan KERYELL. « Utilisation du logiciel de sauvegarde AMANDA. » *In Actes de la conférence JRES2001*. Lyon, France, December 2001.
<http://www.cri.ensmp.fr/~keryell/publications/conf/2001/JRES2001/amanda>.
- [3] Ronan KERYELL. *Utilisation du logiciel d'administration automatique Cfengine — version étendue*. Technical Report ENSTBr/INFO/RR/2001-011, Laboratoire Informatique & Télécommunications, École Nationale Supérieure des Télécommunications de Bretagne, France, October 2001.
<http://www.cri.ensmp.fr/~keryell/publications/conf/2001/JRES2001/cfengine>.
- [4] Ronan KERYELL. « Utilisation du logiciel d'administration automatique Cfengine. » *In Actes de la conférence JRES2001*. Lyon, France, December 2001.
<http://www.cri.ensmp.fr/~keryell/publications/conf/2001/JRES2001/cfengine>.

7 Teaching — *Enseignement*

Voir *see* <http://enstb.org/~keryell/cours>

8 Presentations — *Présentations*

See quite old stuff at http://enstb.org/~keryell/articles_et_programmes.html

9 D'autres articles et rapports — *Some other articles and reports*

- Des rapports d'étudiants — *Some student reports* : <http://enstb.org/~keryell/elevés> ;
- Au Laboratoire d'Informatique à l'TÉLÉCOM Bretagne — *At the Computer Science Laboratory of TÉLÉCOM Bretagne* : <http://departements.telecom-bretagne.eu/info/publications/>
- Au Centre de Recherche en Informatique (CRI) des MINES ParisTech — *At the Computer Science Research Center (CRI) of MINES ParisTech* : <http://www.cri.ensmp.fr/classement/>
- Au Laboratoire d'Informatique (LIENS) de l'École Normale Supérieure (ENS) — *At the Computer Science Department (LIENS) of the École normale supérieure (ENS)* : mais où est-ce bien passé ???