Jogo Blackjack

Aplicação em uma Field Programmable Gate Array

Lucas Alves da E. Oliveira¹ Bruno Vogel¹

¹Departamento de Tecnologia Universidade Estadual de Feira de Santana

TEC 498, 2017

Introdução

Foi proposto a nós, *INOVATEC*4982017.1, desenvolver um jogo BlackJack na plataforma FPGA *LabHard1K*

2 / 18

• Baralho com 52 cartas

- Baralho com 52 cartas
- O Ás tem a pontuação de 1 ponto

- Baralho com 52 cartas
- O Ás tem a pontuação de 1 ponto
- Jogador é o primeiro a pegar cartas

- Baralho com 52 cartas
- O Ás tem a pontuação de 1 ponto
- Jogador é o primeiro a pegar cartas
- Se o Jogador ou Dealer acumular mais de 21 perde-se automaticamente

- Baralho com 52 cartas
- O Ás tem a pontuação de 1 ponto
- Jogador é o primeiro a pegar cartas
- Se o Jogador ou Dealer acumular mais de 21 perde-se automaticamente
- O Dealer deve parar de pegar cartas com 17 pontos ou mais

- Baralho com 52 cartas
- O Ás tem a pontuação de 1 ponto
- Jogador é o primeiro a pegar cartas
- Se o Jogador ou Dealer acumular mais de 21 perde-se automaticamente
- O Dealer deve parar de pegar cartas com 17 pontos ou mais

Definição

O Projeto foi dividido em 6 partes principais

Memória ROM

- Memória ROM
- Máquina de Estados

- Memória ROM
- Máquina de Estados
- Acumuladores de pontos

- Memória ROM
- Máquina de Estados
- Acumuladores de pontos
- Comparadores de pontos

- Memória ROM
- Máquina de Estados
- Acumuladores de pontos
- Comparadores de pontos
- Segmentos (Segmentos)
 Exibição de pontos no Display 7-Segmentos

- Memória ROM
- Máquina de Estados
- Acumuladores de pontos
- Comparadores de pontos
- Exibição de pontos no Display 7-Segmentos
- Exibição do resultado em Leds

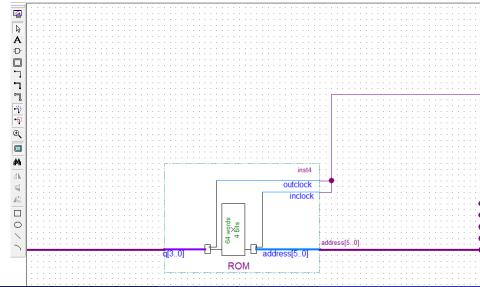
Memória ROM

Como representação do Baralho

Addr	+0	+1	+2	+3	+4	+5	+6	+7
0	5	2	Α	Α	5	6	7	Α
8	Α	2	7	2	5	6	3	8
16	4	1	Α	Α	Α	6	7	Α
24	8	2	3	4	1	6	7	1
32	Α	8	Α	Α	1	Α	Α	8
40	Α	4	Α	4	Α	3	Α	Α
48	Α	Α	3	Α	5			
<								>

Figura: Disposição da Memória ROM

Modulo Memória ROM



Tipo da Máquina de Estados

Definição

Nossa equipe optou por uma Máquina de Moore

- Entradas:
 - Reset

- Entradas:
 - Reset
 - Hit

- Entradas:
 - Reset
 - Hit
 - Stay

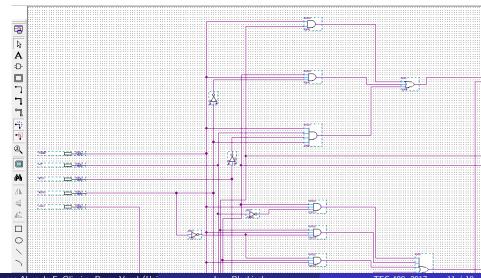
- Entradas:
 - Reset
 - Hit
 - Stay
 - Soma
- Saida:
 - Final

- Elementos de Memória:
 - 2 FF D

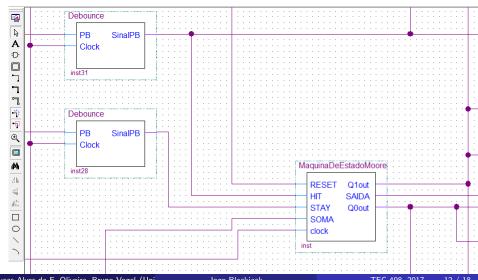
- Elementos de Memória:
 - 2 FF D
- Portas Lógicas:
 - 9 ANDs

- Elementos de Memória:
 - 2 FF D
- Portas Lógicas:
 - 9 ANDs
 - 7 NOTs

- Elementos de Memória:
 - 2 FF D
- Portas Lógicas:
 - 9 ANDs
 - 7 NOTs
 - 3 ORs



Disposição no Sistema



Módulo Acumuladores

Para acumular os pontos, foram utilizado a função: ALTACCUMULATE.

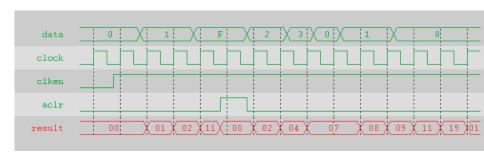
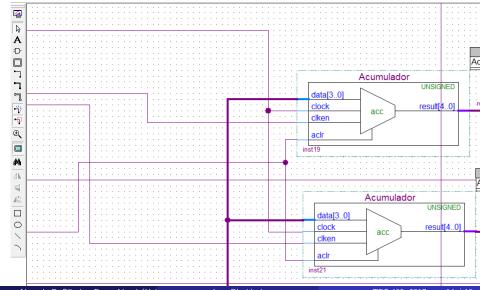


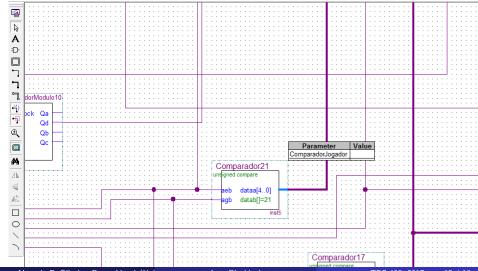
Figura: Acumulador

Módulo Acumuladores



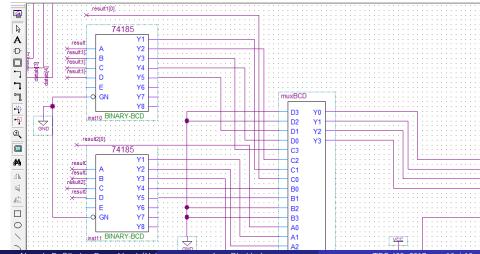
Módulo Comparadores

4 comparadores verificam os pontos dos jogadores a todo momento



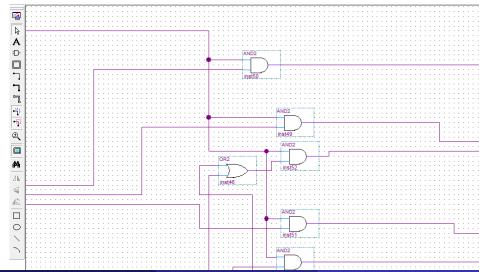
Módulo Display

Módulo responsável por exibir a pontuação corretamente no display 7-Segmentos



Exibição do Resultado

Verifica-se a saída dos comparadores e o estado atual



- Entrada:
 - Stay: PB[0], Pino 87

Entrada:

Stay: PB[0], Pino 87Hit: PB[1], Pino 89

- Entrada:
 - Stay: PB[0], Pino 87
 - 4 Hit: PB[1], Pino 89
 - Reset: PB[2], Pino 92
- Saída:
 - Vitória Jogador:LED[0], Pino 127

- Entrada:
 - Stay: PB[0], Pino 87Hit: PB[1], Pino 89
 - 3 Reset: PB[2], Pino 92
- Saída:
 - Vitória Jogador:LED[0], Pino 127
 - ② Derrota Jogador:LED[11], Pino 161

- Entrada:
 - 1 Stay: PB[0], Pino 87
 - 4 Hit: PB[1], Pino 89
 - Reset: PB[2], Pino 92
- Saída:
 - Vitória Jogador:LED[0], Pino 127
 - Derrota Jogador:LED[11], Pino 161
 - Empate: LED[6], Pino 143