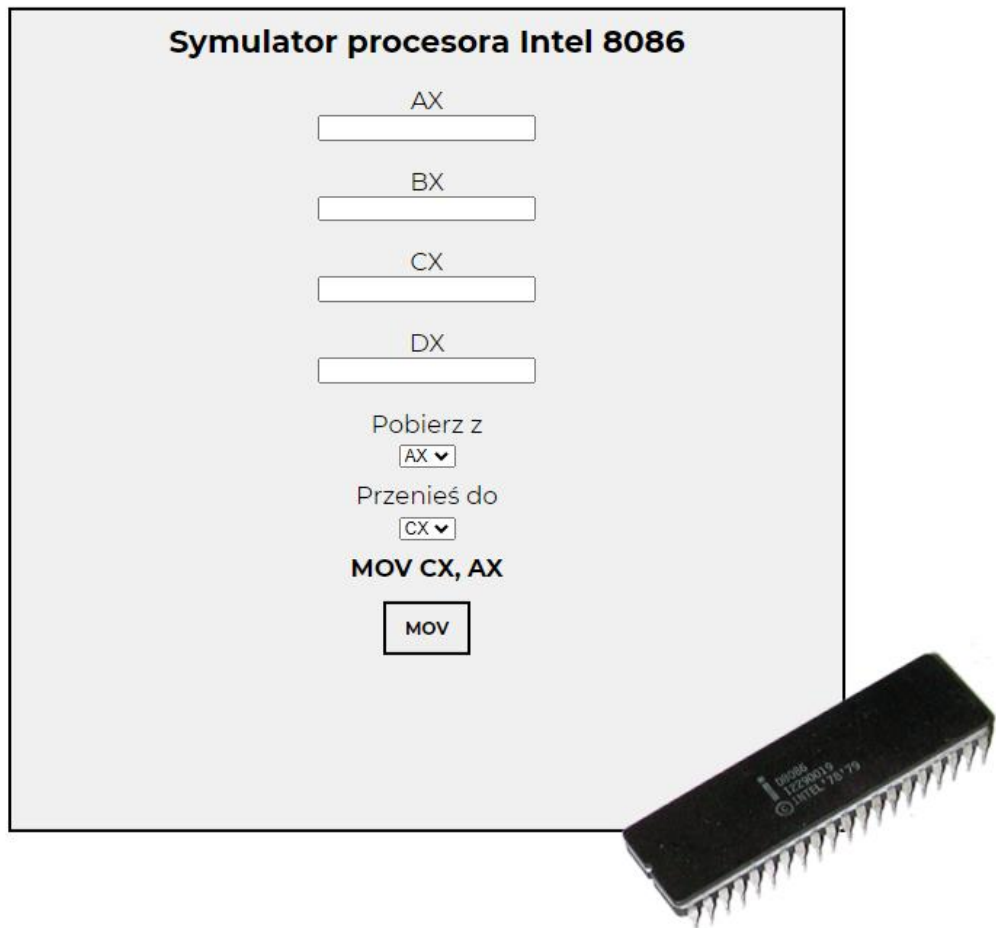


# Dokumentacja do projektu symulatora procesora Intel 8086

**Projekt wykonał:** Mateusz Sznober (12488)



**Wykorzystane technologie:** HTML, CSS, JAVASCRIPT

**Sposób działania:** Symulator przedstawia adresowanie rejestrowe procesora. Operandy znajdują się w rejestrach wewnętrznych mikroprocesora, jeżeli operand znajduje się w pamięci to zespół wykonawczy oblicza jego przesunięcie wewnątrz segmentu. Zespół BIU oblicza adres rzeczywisty na podstawie otrzymanego przesunięcia i zawartości wybranego rejestru segmentowego.

MOV CX, AX – w rejestrze CX zostanie zapisana zawartość rejestru AX.