

实验 0 流水灯控制实验

一、实验要求

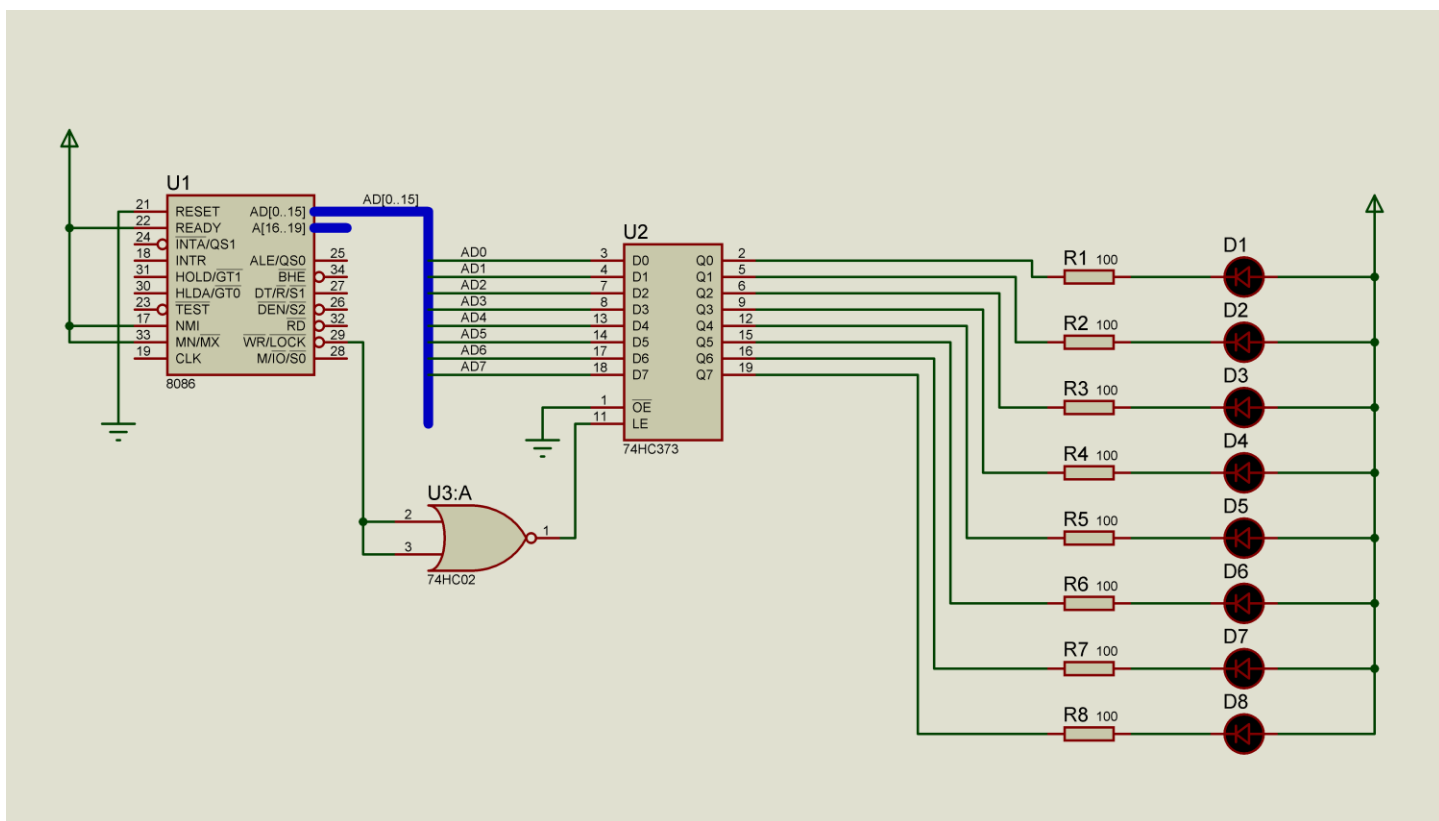
设计基于 **8086** 处理器的流水灯电路,扩展一片 **74HC373**,用作输出锁存,控制 8 个 **LED** 灯依次点亮。

二、实验目的

包含两个方面:

- 掌握 **Proteus** 原理图绘制和源代码编辑、编译技巧;
- 掌握利用 **74HC373** 进行数据输出。

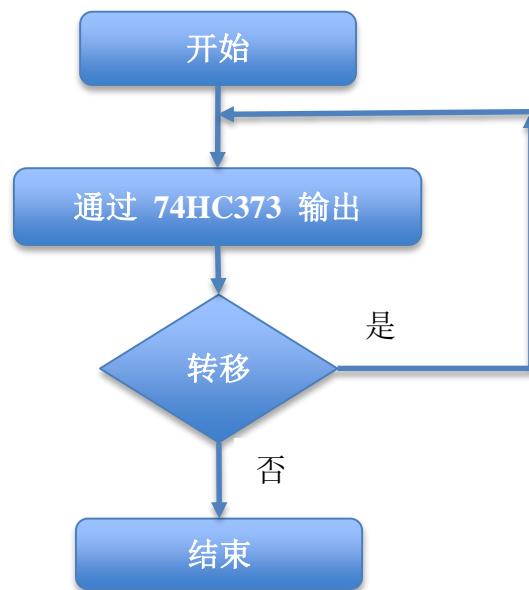
三、实验电路



四、实验说明

74HC373 是数据锁存芯片,通过它进行总线数据的锁存输出。利用 CPU 的 \overline{WR} 信号控制 **74HC373** 的 LE 端口。

五、实验程序流程图



六、实验步骤

- 1、在 Proteus 中新建工程 lab0.pdsprj;
- 2、完成原理图的绘制
- 3、建立实验程序并编译;
- 4、如编译出错, 则修改程序至编译通过;
- 5、运行 Proteus 仿真, 检查验证结果。

七、实验结果和体会

八、建议