



a) 示例电路

$$(d \vee \neg a) \wedge (d \vee \neg b) \wedge (\neg d \vee a \vee b)$$

b) 或门“|”的Tseitin编码

$$(\neg e \vee c) \wedge (\neg e \vee d) \wedge (d \vee \neg c \vee \neg d)$$

c) 与门“&”的Tseitin编码