



2/12

1:54

Ošetrenie nevyužitých vstupov – pri použití logických obvodov s viacerými vstupmi nemusíme všetky vstupy využiť. Nevyužitú vstupy môžu byť citlivé na poruchy. Všetky nevyužitú vstupy spolu spojíme a pripojíme na zvláštne nezávislé napätie 2,4 až 3,5V cez ochranný odpor. Tým na NAND pripojíme logickú 1, čím sa výstupný signál zmení.

nie sú citlivé môžu byť citlivé 0,4 až 0,8 V zmení nespojíme 2,4 až 3,5V nezmení spojíme

doplň slová





3/12

0:35

Pri **bipolárnej** technológii musia byť na výstupe hodnoty logickej 1 **väčšie** ako na vstupe.

nižšie vyššie bipolárnej unipolárnej

doplň slová





4/12

0:37

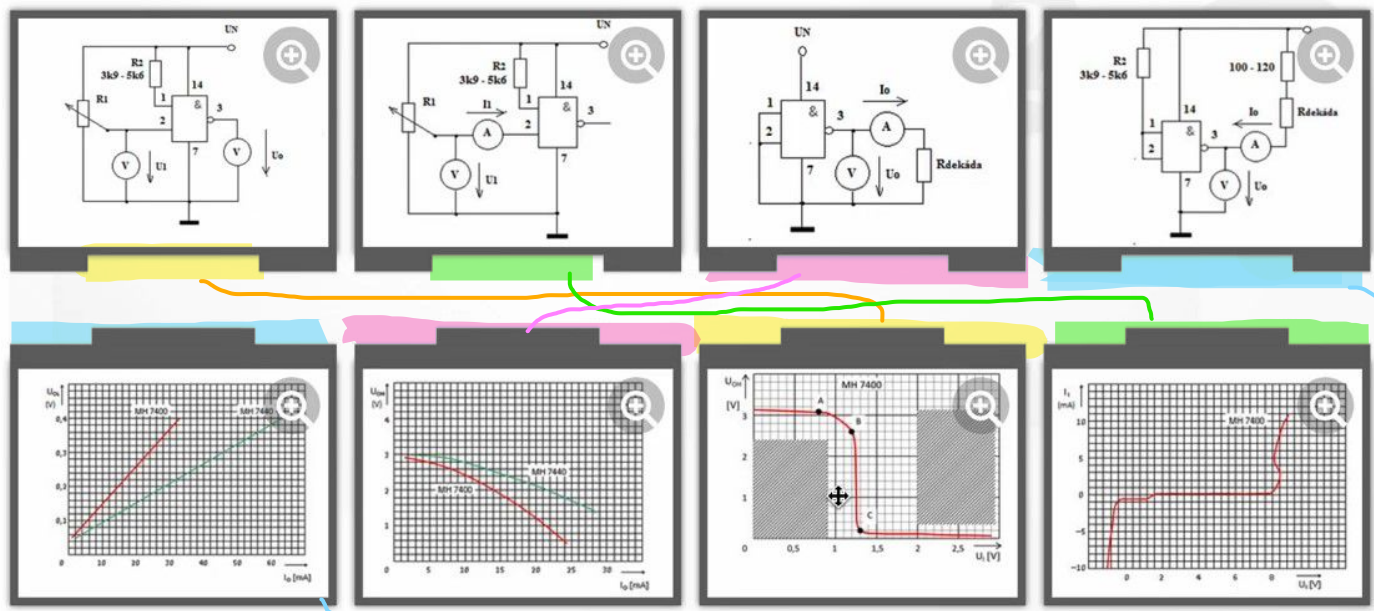
Pri **bipolárnej** technológii musia byť na **výstupe** hodnoty logickej 0 nižšie ako na vstupe.

vstupe unipolárnej bipolárnej výstupe

doplň slová

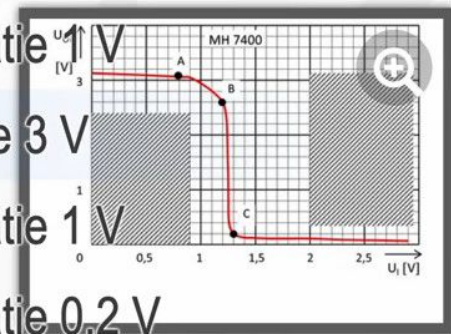


Priradte správne dvojice schémy zapojenia ku grafom



Vyberte vstup integrovaného obvodu BLO, ktorý nemôžete použiť

- ☒ pri vstupnom napätí 0,5 V je výstupné napätie 1 V
- ☐ pri vstupnom napätí 1 V je výstupné napätie 3 V
- ☒ pri vstupnom napätí 2,5 V je výstupné napätie 1 V
- ☐ pri vstupnom napätí 1,3 V je výstupné napätie 0,2 V
- ☒ pri vstupnom napätí 0,5 V je výstupné napätie 2 V



Priradte správne dvojice obrázkov

<p>AND</p>	<p>NOR</p>	<p>NAND</p>	<p>OR</p>
<p>NOR</p>	<p>NAND</p>	<p>AND</p>	<p>OR</p>

Handwritten arrows indicate pairings: a blue double-headed arrow connects the first AND gate to the third NAND gate; an orange double-headed arrow connects the first AND gate to the second NOR gate; a pink double-headed arrow connects the third NAND gate to the second NOR gate; and a yellow double-headed arrow connects the fourth OR gate to the second NOR gate.



9/12

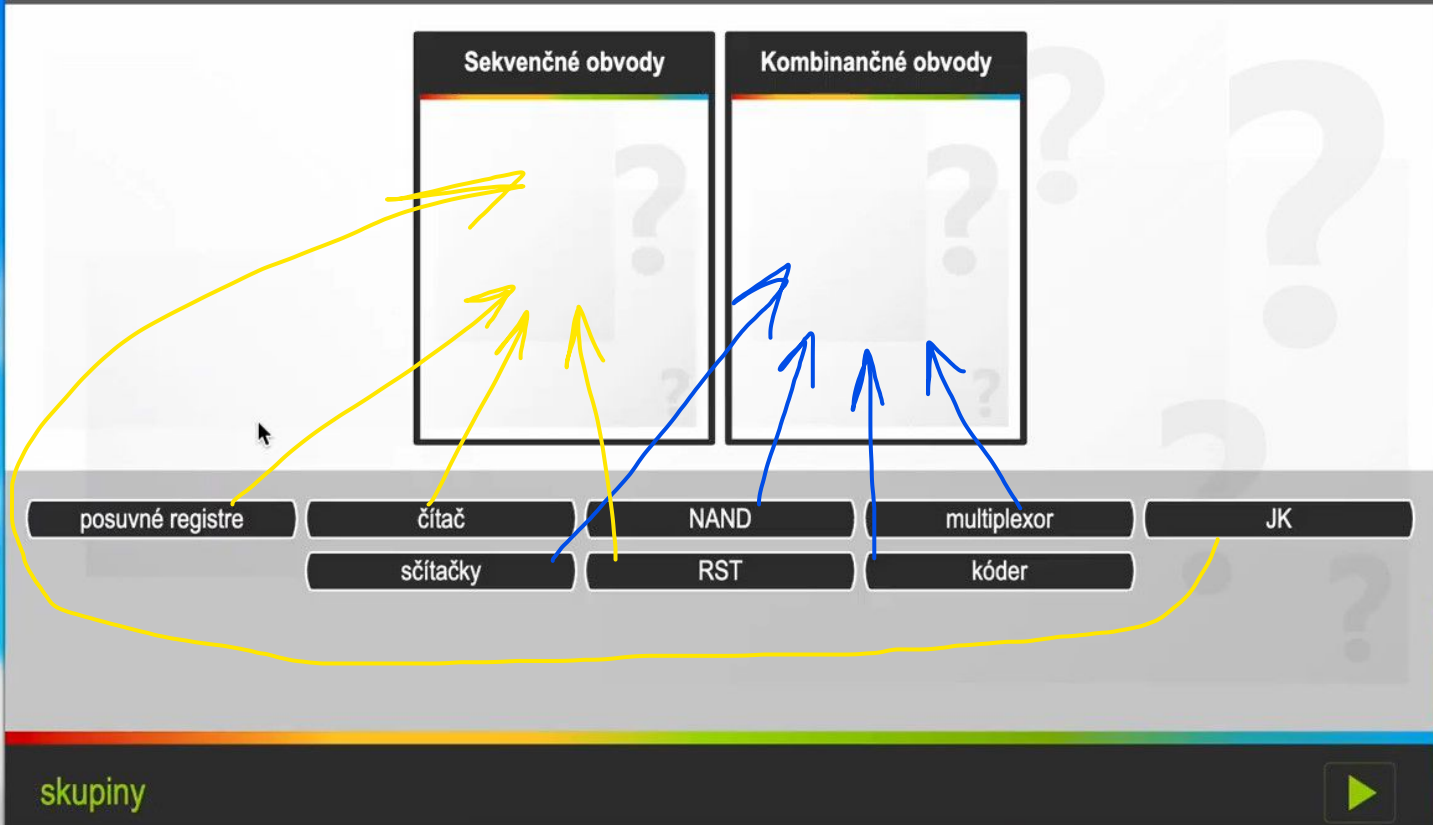
0:50

Vyberte správne tvrdenia pre výstupné napätia bipolárnych logických obvodov

- ☐ logická 1 ≥ 2 V
- ☒ logická 0 $\leq 0,4$ V
- ☐ logická 0 $\leq 0,8$ V
- ☐ logická 0 $\geq 0,4$ V
- ☒ logická 1 $\geq 2,4$ V

výber viacerých odpovedí (text)







11/12

0:53

Vyberte správne tvrdenia pre vstupné napätia bipolárnych logických obvodov

- ☒ logická 1 ≥ 2 V
- ☐ logická 0 $\leq 0,4$ V
- ☒ logická 0 $\leq 0,8$ V
- ☐ logická 1 $\geq 2,4$ V
- ☐ logická 0 $\geq 0,4$ V

výber viacerých odpovedí (text)





12/12

0:14

Priradte správne dvojice

logický súčet - matematický zápis $X = A + B$

negácia logického súčtu - označenie hradla NOR

logický súčin - matematický zápis $Z = A \cdot B$

negácia logického súčinu - označenie hradla NAND

priradenie (text)

