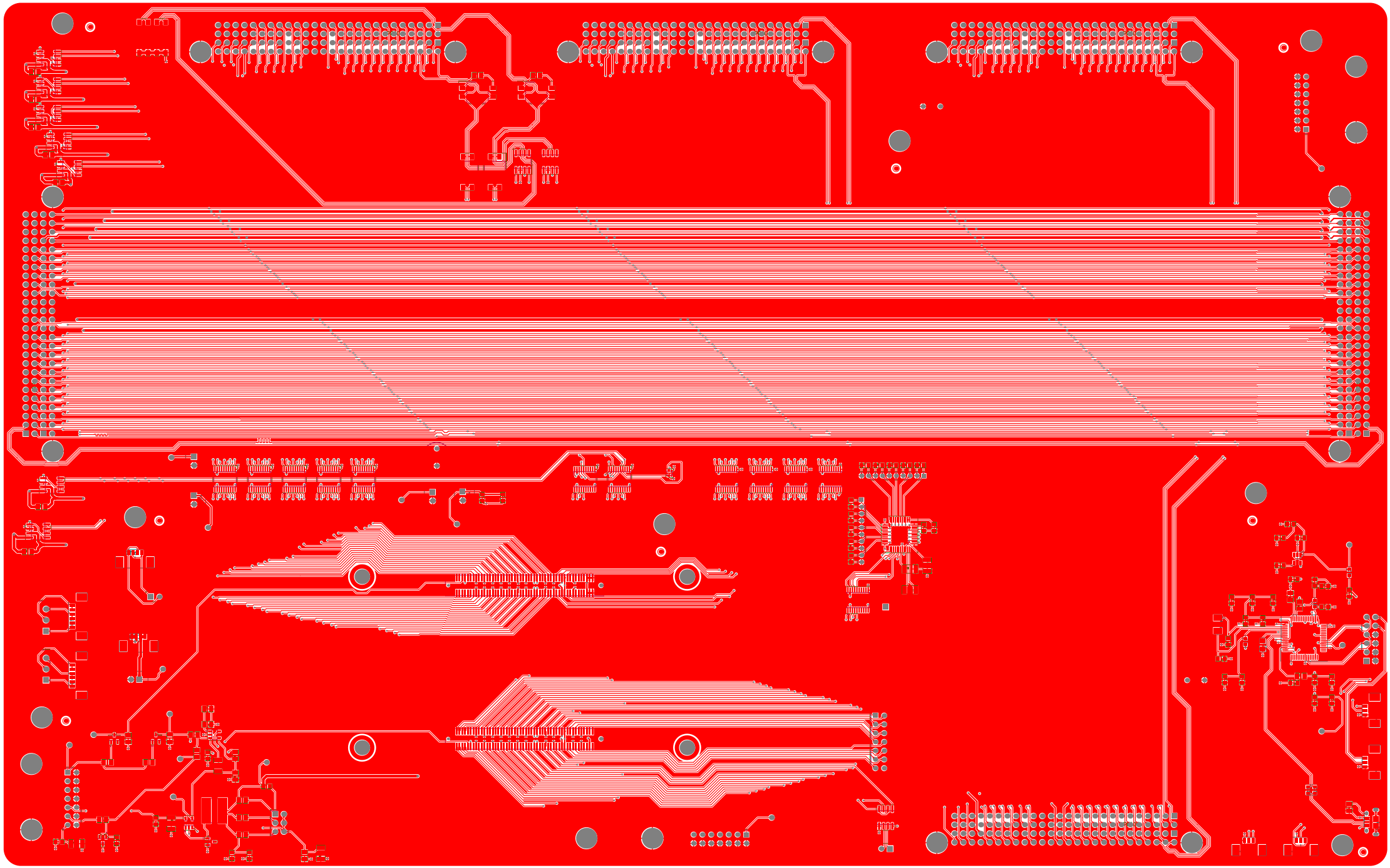

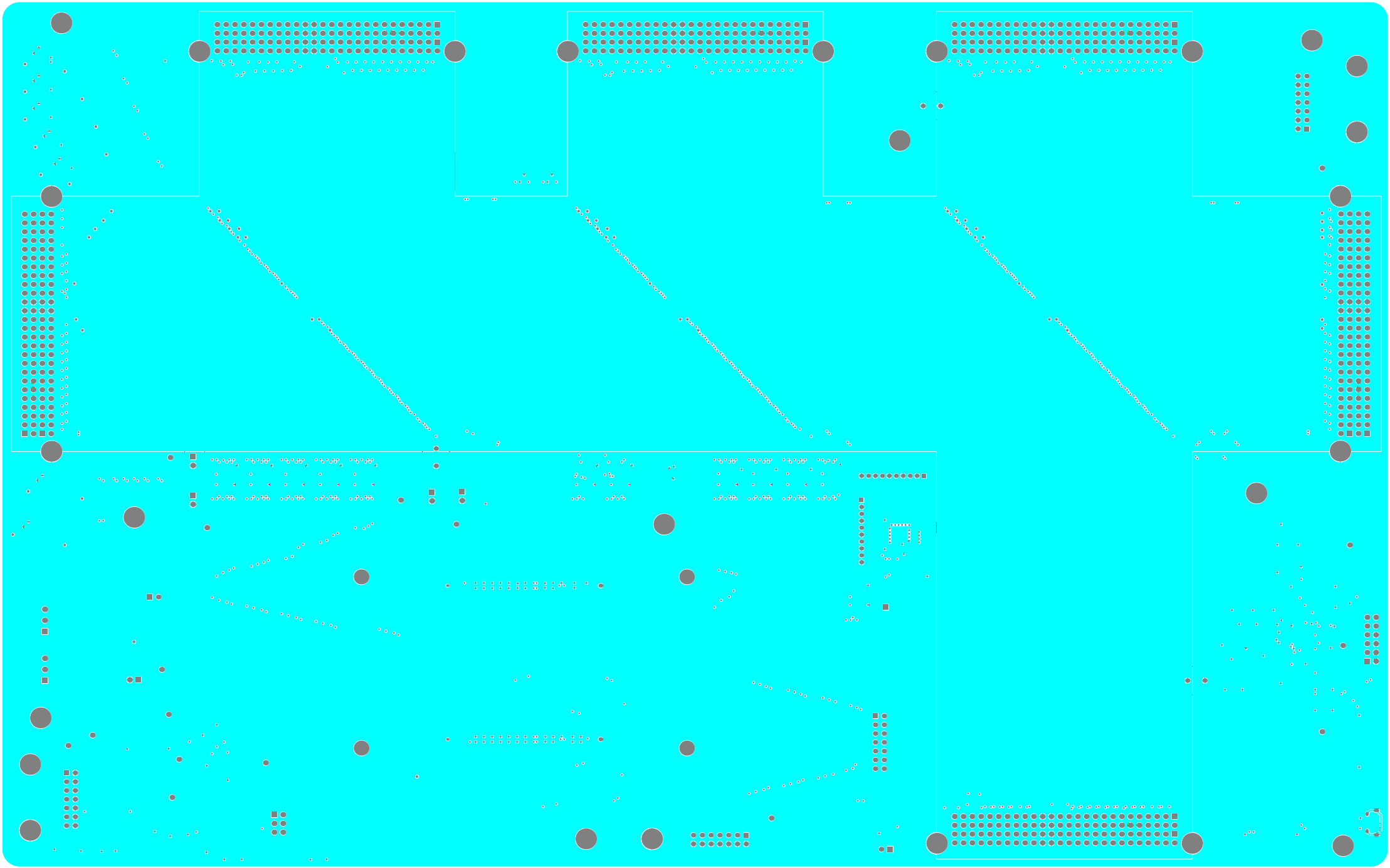

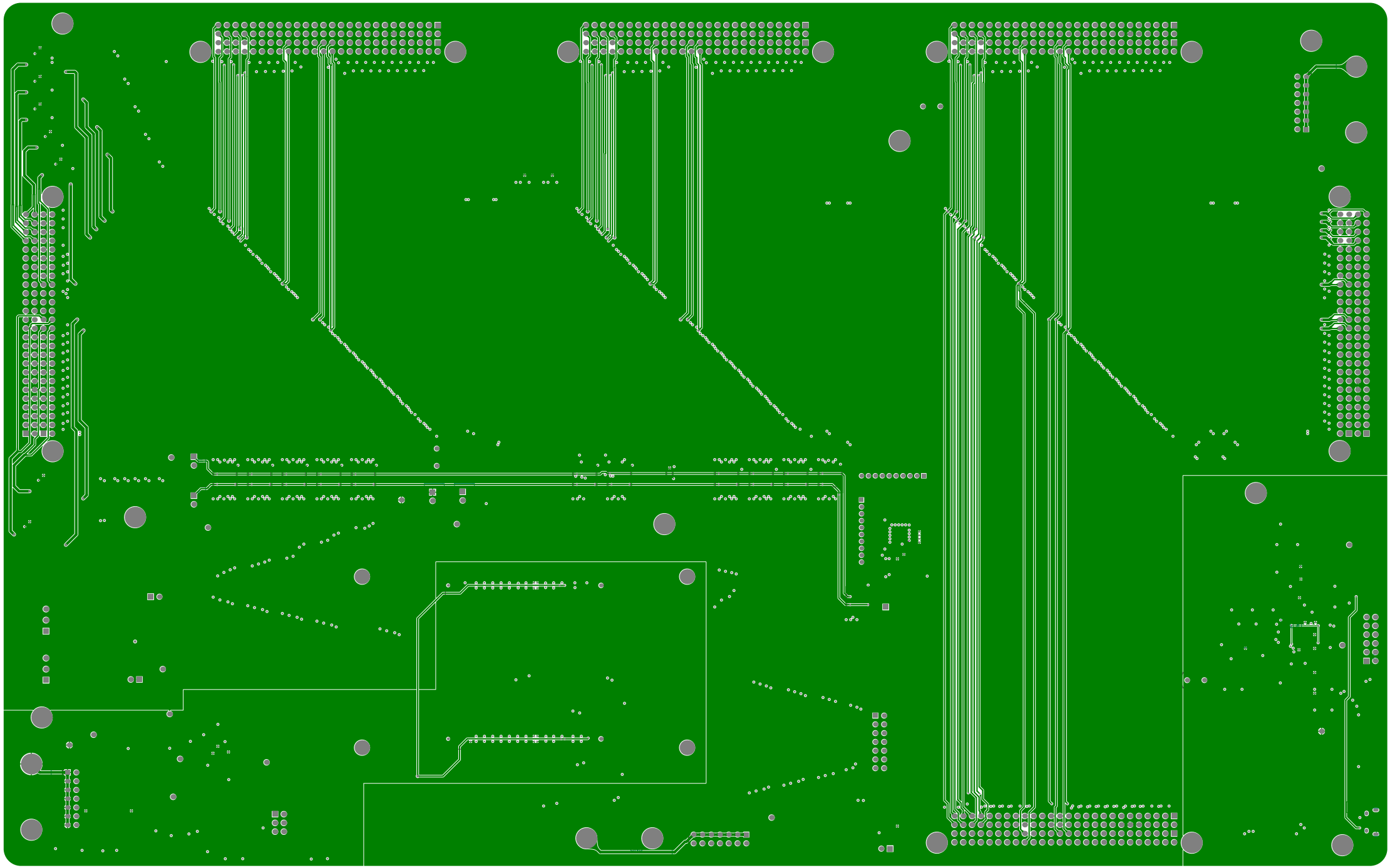

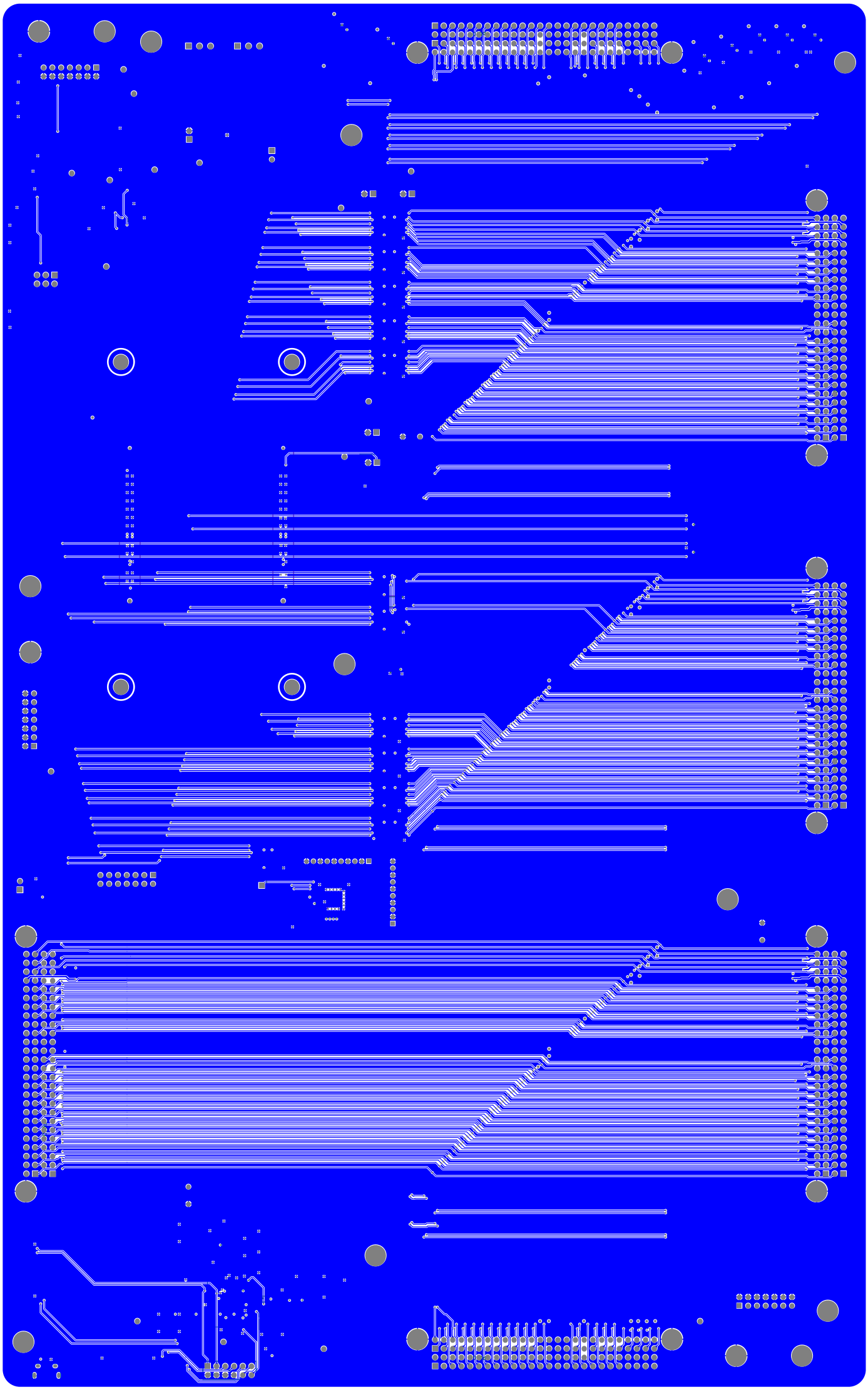

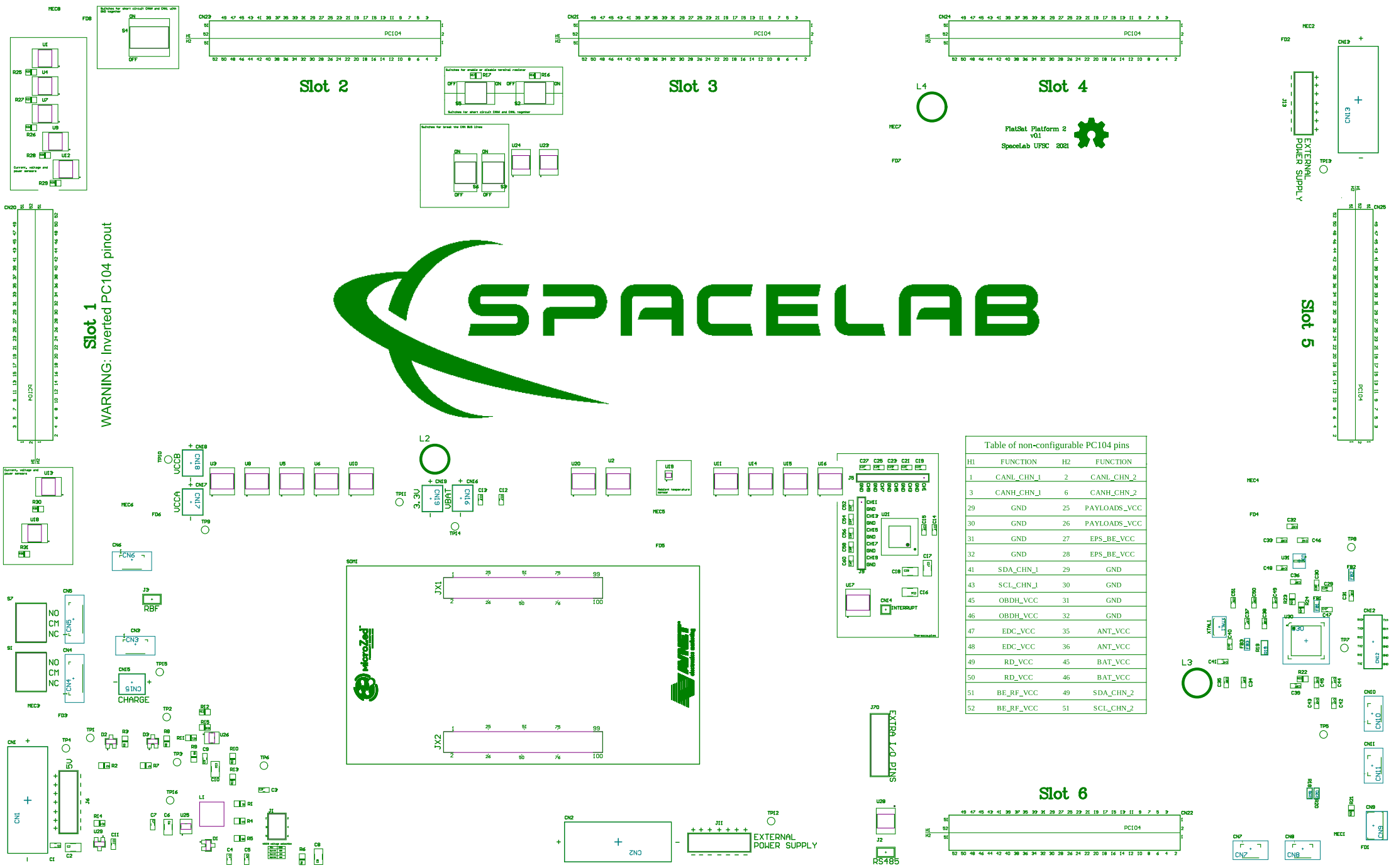

Table of non-configurable PC104 pins

H1	FUNCTION	H2	FUNCTION
1	CANL_CHN_1	2	CANL_CHN_2
3	CANH_CHN_1	6	CANH_CHN_2
29	GND	25	PAYLOADS_VCC
30	GND	26	PAYLOADS_VCC
31	GND	27	EPS_BE_VCC
32	GND	28	EPS_BE_VCC
41	SDA_CHN_1	29	GND
43	SCL_CHN_1	30	GND
45	OBDH_VCC	31	GND
46	OBDH_VCC	32	GND
47	EDC_VCC	35	ANT_VCC
48	EDC_VCC	36	ANT_VCC
49	RD_VCC	45	BAT_VCC
50	RD_VCC	46	BAT_VCC
51	BE_RF_VCC	49	SDA_CHN_2
52	BE_RF_VCC	51	SCL_CHN_2

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

PCI04
PCI04
PCI04
CN13
PCI04
PCI04
CN18
CN17
CN19
CN16
CN6
CN5
CN3
CN4
CN15
CN1
CN2
U30
CN12
CN10
CN11
CN9
CN7
CN8
PCI04

CN1
CN2
CN3
CN5
CN6
CN7
CN8
CN9
CN15
U1
U2
U3
U4
U5
U6
U7
U8
U9
U10
U11
U12

CN1
CN2
CN3
CN4
CN5
CN6
CN7
CN8
CN9
CN10
CN11
CN13
CN15
CN16
CN17
CN18
U30

CN1
CN2
CN3
CN4
CN5
CN6
CN7
CN8
CN9
CN10
CN11
CN12
CN13
CN15
CN16
CN17
CN18
OCR
TVAL
FER2
FER1
FER3
D15
R2
R3
R4
R5
R6
R7
R8
R9
R10
R11
R12
R13
R14
R15
R16
R17
R18
R19
R20
R21
R22
R23
R24
R25
R26
R27
R28
R29
R30
R31
R32
R33
R34
R35
R36
R37
R38
R39
R40
R41

CN1
CN2
CN3
CN4
CN5
CN6
CN7
CN8
CN9
CN10
CN11
CN12
CN13
CN14
CN15
CN16
CN17
CN18
CN19
PC104
PC104
PC104
PC104
PC104
OCR
TYNA