

ФГАОУ ВО «Санкт-Петербургский национальный исследовательский университет информационных технологий, механики и оптики»

Факультет программной инженерии и компьютерной техники

ОРГАНИЗАЦИЯ ЭВМ И СИСТЕМ

Лабораторная работа №1

Вариант 9

Нестеров Дали Лабушев Тимофей Группа Р3302

Санкт-Петербург 2019

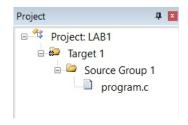
Цель работы

Ознакомиться с интегрированной средой программирования keil-С и получить навыки работы с текстовым редактором этой программы. Получить навыки работы с программными проектами интегрированной среды программирования keil-С для микроконтроллеров семейства MCS-51. Научиться транслировать программы, написанными на языке программирования C-51, и получать загрузочные файлы микроконтроллера. Ознакомиться с основами работы отладчика программ в интегрированной среде программирования keil-С и получить навыки работы с ним.

Исходный текст программы

```
\begin{array}{l} & \mathbf{main}\,() \  \  \, \begin{array}{l} \quad \mathbf{int} \  \, A[10] \  \  \, = \{2,\ 5,\ -8,\ 7,\ -3,\ 15,\ 38,\ -11,\ 66,\ -6\}; \\ & \mathbf{int} \  \, I,\ S,\ P; \\ & S = 0; \\ & P = 1; \\ & \mathbf{for}\,\,(\,I = 1;\ I < 10;\ I++) \,\,\{ \\ & P *= A[\,I\,]; \\ & \mathbf{if}\,\,(A[\,I\,] < 0) \,\,\{ \\ & S \,+= A[\,I\,]; \\ & \} \\ & \} \\ & \mathbf{return}\,\,\,0; \end{array}
```

Структура программного проекта



Порядок создания загрузочного модуля

- 1. Трансляция исходного кода в объектные модули
- 2. Связывание объектных модулей в загрузочный файл

```
C51 COMPILER V9.60.0.0, COMPILATION OF MODULE PROGRAM

OBJECT MODULE PLACED IN .\Objects\program.obj

COMPILER INVOKED BY: C:\Keil_v5\C51\BIN\C51.EXE program.c OPTIMIZE(1,SPEED) BROWSE DEBUG O

-BJECTEXTEND CODE PRINT(.\Listings\program.lst) PAGEWIDTH(90) TABS(2) OBJECT(.\Objects\program.obj)
```

Файл листинга

ASSEMBLY LISTING OF GENERATED OBJECT CODE

; FUNCTION main (BEGIN) ; SOURCE LINE # 1 ; SOURCE LINE # 2 MOVR3,#0FFH0000 7BFF R2,#HIGH _?ix1000 R1,#LOW _?ix1000 0002 7A00R MOV 0004 7900 R MOV 0006 C003 PUSH AR3 0008 C002 PUSH AR2 PUSH 000A C001AR1 000C 7B00MOV R3,#00H000E 7A00 R MOV R2,#HIGH A 0010 7900R MOV R1,#LOW A 0012 A801 MOV R0, AR10014 AC02 MOV R4.AR2 0016 AD03 MOV R5, AR3 0018 D001 POP AR1 001A D002 POP AR2 $001C\ D003$ POP AR3 $001\mathrm{E}\ 7\mathrm{E}00$ MOV R6,#00HR7,#014H0020 7F14 MOV $0022 \ 120000$ \mathbf{E} LCALL ?C?COPY ; SOURCE LINE # 4 $0025 \ 750000$ \mathbf{R} MOV S, #00H0028 750000 S+01H, #00H \mathbf{R} MOV ; SOURCE LINE # 5 002B 750000 \mathbf{R} MOVP, #00H002E 750001R MOV P+01H, #01H; SOURCE LINE # 6 $0031 \ 750000$ R MOV I, #00HI+01H,#01H 0034 750001 \mathbf{R} MOV 0037?C0001: 0037 C3 CLRA, I+01H 0038 E500 R MOV 003A 940ASUBBA, #0AH003C E500 \mathbf{R} MOV A, I A, #080H003E 6480XRL 0040 9480SUBB A, #080H?C0002 0042 504EJNC ; SOURCE LINE # 7 0044 AE00 \mathbf{R} MOV R6, PR7, P+01H0046 AF00 MOV R 0048 AD00 R MOV $R5\,,\,I\!+\!01H$ 004A ED MOV A, R5004B 25E0ADD A,ACC 004D 2400 R ADD A,#LOW A 004F F8 MOV R0,AA, @R0 0050 E6MOV 0051 FC MOV R4,A0052 08 INC R0A, @R0 0053 E6 MOV0054 FD MOV R5, A?C?IMUL $0055 \ 120000$ \mathbf{E} LCALL 0058 8E00R MOV P,R6005A 8F00 \mathbf{R} MOV P+01H,R7; SOURCE LINE # 8 005C AF00 R MOV R7, I+01H005E EF MOV A.R7A,ACC005F 25E0ADD 0061 2400 \mathbf{R} ADD A,#LOW A 0063 F8 MOV R0, A0064 E6 MOV A, @R0 0065 FEMOV R6, A0066 08 INC R0A.@R0 0067 E6MOV 0068 FFMOVR7, A0069 C3 CLR \mathbf{C} A, R6 006A EE MOV $006\mathrm{B}\ 6480$ XRL A, #080H

SUBB

JNC

A, #080H

?C0003

006D 9480

006F 5017

```
; SOURCE LINE \# 9
0071 AF00
                          MOV
                                   R7, I+01H
0073 EF
                          MOV
                                   A.R7
0074 \ 25 E0
                          ADD
                                   A,ACC
0076 2400
                   \mathbf{R}
                          ADD
                                   A,#LOW A
0078\ \mathrm{F8}
                          MOV
                                   R0,A
0079 E6
                          MOV
                                   A, @R0
007A FE
                          MOV
                                   R6,A
007B 08
                          INC
                                   R0
007C E6
                                   A.@R0
                          MOV
007D FF
                          MOV
                                   R7,A
007E EF
                          MOV
                                   A, R7
007F 2500
                   R
                          ADD
                                   A, S+01H
                                   S+01H, A
0081 F500
                   R
                          MOV
0083 EE
                          MOV
                                   A, R6
0084 3500
                   R
                          ADDC
                                   A.S
0086 F500
                   \mathbf{R}
                          MOV
                                   S, A
                                                  ; SOURCE LINE \# 10
                                                  ; SOURCE LINE \# 11
               ?C0003:
0088
0088 0500
                          INC
                                   I+01H
                   R.
008A E500
                          MOV
                                   A,\,I\!+\!01H
                   R
008C 7002
                          JNZ
                                    ?C0006
008E 0500
                   \mathbf{R}
                          INC
               ?C0006:
0090
0090 80A5
                          SJMP
                                   ?C0001
0092
               ?C0002:
                                                  ; SOURCE LINE \# 12
0092 E4
                          CLR
                                   R6,#00H
0093\ 7E00
                          MOV
0095 7F00
                          MOV
                                   R7, #00H
                                                  ; SOURCE LINE \# 13
0097 22
                          \operatorname{RET}
               ; FUNCTION main (END)
                         STATIC OVERLAYABLE
MODULE INFORMATION:
   CODE SIZE
                             152
   CONSTANT SIZE
                              20
   XDATA SIZE
   PDATA SIZE
   DATA SIZE
                              26
   IDATA SIZE
   BIT SIZE
END OF MODULE INFORMATION.
```

C51 COMPILATION COMPLETE. 0 WARNING(S), 0 ERROR(S)

Распечатка загрузочного файл

- $: 1009\,A00000020005 FFF 80007 FFF D000F0026 FFF 51D$
- :0409B0000042FFFA08
- $: 100908007 \, \mathrm{BFF7A0979A0C003C002C0017B007A008E}$
- $: 100918007908\,A801AC02AD03D001D002D0037E0053$
- $: 100928007\,F141208\,D0751E00751F007520007521F0$
- : 1009380001751C00751D01C3E51D940AE51C648042
- $: 100948009480504 \\ EAE 20 AF 21 AD 1DE D25E 02408F86F$
- $: 10095800\,E6FC08E6FD1208F68E208F21AF1DEF2574$
- $:\!10096800\,E02408F8E6FE08E6FFC3EE6480948050B1$
- $: 1009780017\,AF1DEF25E02408F8E6FE08E6FFEF258F$
- $: 100988001\,\mathrm{FF}51\mathrm{FEE}351\mathrm{EF}51\mathrm{E}051\mathrm{DE}51\mathrm{D}7002051\mathrm{C}21$
- $: 0709980080\,A5E47E007F0052 \\ : 01099\,F002235$
- :030000000209B43E
- $: 0\,C09B400787FE4F6D8FD75812102090867$
- :10080000E709F608DFFA8046E709F208DFFA803EDA
- : 1008100088828C83E709F0A3DFFA8032E309F608C7
- $: 10082000\,\mathrm{DFFA}8078E309F208DFFA807088828C832F$
- $: 10083000 \pm 309 F0 A3DFFA 806489828 A83 \pm 0 A3F608 \pm 3$

- $\begin{array}{l} :10084000 \mathrm{DFFA805889828A3E0A3F208DFFA804CBD} \\ :1008500080 \mathrm{D}280\mathrm{FA80C680D4806980F28033801094} \\ :1008600080 \mathrm{A680EA809A80A880DA80E280CA8033FD} \\ :1008700089828 \mathrm{A83ECFAE493A3C8C582C8CCC58375} \\ :10088000 \mathrm{CCF0A3C8C582C8CCC583CCDFE9DEE78045} \\ :100890000 \mathrm{D89828A83E493A3F608DFF9ECFAA9F0C4} \\ :1008 \mathrm{A000EDFB2289828A33ECFAE0A3C8C582C8CC1A} \\ :1008 \mathrm{B000C583CCF0A3C8C582C8CCC583CCDFEADE33} \\ :1008 \mathrm{C000E880DB89828A83E493A3F208DFF980CC95} \\ :1008 \mathrm{D00088F0EF60010E4E60C388F0ED2402B4048E} \end{array}$
- $\begin{smallmatrix} :1008\,E0000050B9F582EB2402B4040050AF23234535\\ :0608\,F00082239008507302 \end{smallmatrix}$
- $: 1008F600EF8DF0A4A8F0CF8CF0A428CE8DF0A42E16 \\ : 02090600FE22CF$
- :0000001FF

Пошаговые значения переменных I, A[I], S

I	A[I]	S
1	5	0
2	-8	-8
3	7	-8
4	-3	-11
5	15	-11
6	38	-11
7	-11	-22
8	66	-22
9	-6	-28

Выводы

В ходе выполнения лабораторной работы были изучены написание и отладка программных модулей для микроконтроллеров MCS-51, а также создание загрузочного модуля.