

# ریزپردازنده

دانشکده کامپیوتر دانشگاه یزد نیمسال دوم تحصیلی ۹۷–۹۶ ارائهدهنده: پریسا استواری



# روش کار تایمر

#### تايمر

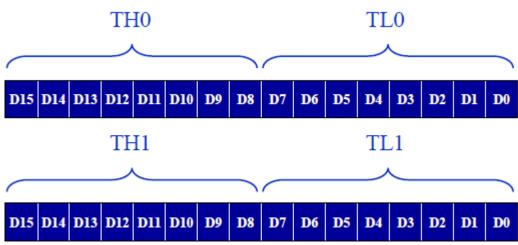
- تایمر یا شمارنده تشکیل شده است از یک یا چند رجیستر.
- تایمر برای اندازه گیری زمان یا تولید تاخیر زمانی استفاده میشود.
- برای مثال اگر تایمر ۸ بیتی باشد و مقدار 201 در رجیستر آن باشد، تایمر از 201 با فرکانس تایمر شروع به شمارش میکند و در هر کلاک پالس یک واحد به مقدار رجیستر آن اضافه میگردد.
- هنگامی که مقدار رجیستر برابر با 255 شد و در پالس بعدی مقدار آن 0 گردید، سرریز رخ داده و مقدار یک پرچم برابر با یک میشود.
- با چک کردن این پرچم می توان فاصله های زمانی را اندازه گرفت. برای محاسبه زمان سپری شده دانستن دو چیز مورد نیاز است.
  - فركانس تايمر
  - مقدار اولیه تایمر
- در مثال بالا اگر فرکانس تایمر 1MHz باشد یعنی در هر  $1\mu$  یک واحد به تایمر اضافه می شود. برای اینکه تایمر از مقدار 201 به 255 رسیده و در شمارش بعد 0 شود، باید 55 بار افزایش یابد. پس از زمانی که تایمر شروع به شمارش کرد تا زمانی که پرچم آن یک شود  $55\mu$  طول خواهد کشید.

#### شمارنده

- تایمر یا شمارنده تشکیل شده است از یک یا چند رجیستر.
- تایمر و شمارنده در واقع دارای یک سختافزار هستند.
- شمارنده برای شمارش اتفاقاتی که در بیرون از میکروکنترلر میافتد استفاده میشود.
  - یک اتفاق یعنی یک تغییر از ۱ به ۰ در یکی از پایههای میکروکنترلر (مثلا پایه T0 یا T1)
- فرض کنید پایه T0 به یک دستگاه وصل باشد. تا زمانی که دستگاه روشن باشد مقدار پایه T0 یک خواهد بود. به محض خاموش شدن دستگاه مقدار این پایه صفر خواهد شد.
- در واقع در لحظهی خاموش شدن دستگاه یک لبهی پایین رونده روی پایه T0 ایجاد میشود که باعث مقدار شمارنده یک واحد افزایش یابد.
- اگر مقدار شمارنده در ابتدا صفر باشد، هر بار که دستگاه خاموش شود یک لبهی پایین رونده در پایه T0 ایجاد شده و یک واحد به شمارنده اضافه می شود.
- پس در هر زمان، مقدار شمارنده تعداد دفعات خاموش شدن دستگاه را نشان میدهد. (شمارش اتفاقات خارجی)

### رجيستر تايمر0 و 1

- میکروکنترلر 8051 دارای ۲ تایمر/شمارنده است.
- در این اسلاید به جای نام تایمر/شمارنده از نام تایمر استفاده می کنیم.
- 1 دارای دو تایمر 1 بیتی است به نامهای تایمر 0 و تایمر 0
- از آنجایی که 8051 دارای معماری 8 بیتی است، برای دسترسی به تایمر 16 بیتی از دو رجیستر 8 بیتی استفاده می شود.
  - رجیستر کم ارزشتر به نام TL0 و TL1 برای تایمر 0 و تایمر 1 است.
    - رجیستر پر ارزشتر به نام TH0 و TH1 است.
      - می توان به آنها مانند تمام رجیسترها دسترسی داشت.
        - MOV TH0, #4AH
          - MOV R5, TL1 •



### ثباتهای مورد استفاده تایمرها

• در 8051 تايمرها از ۶ ثبات كاربرد خاص (SFR) استفاده مي كنند.

#### Timer special function registers

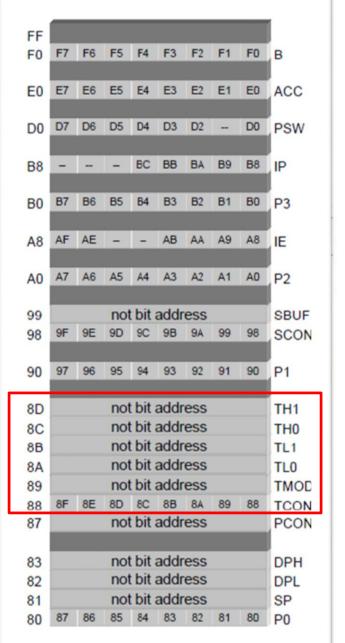
TIMER SFR	PURPOSE	ADDRESS	BIT-ADDRESSABLE	
TCON	Control	88H	Yes	
TMOD	Mode	89H	No	
TLO	Timer 0 low-byte	8AH No		
TL1	Timer 1 low-byte	8BH	No	
THO Timer 0 high-byte		8CH	No	
TH1	Timer 1 high-byte	8DH	No	

## اده تايمرها

کاربرد خاص (SFR) استفاده می کنند.

#### Timer special function registers

TIMER SFR	PURPOSE	ADDRE
TCON	Control	88H
TMOD	Mode	89H
TLO	Timer 0 low-byte	8AH
TL1	Timer 1 low-byte	8BH
THO	Timer 0 high-byte	8CH
TH1	Timer 1 high-byte	8DH



### رجيستر TMOD

- تعیین مود عملکرد هر دو تایمر 0 و 1 از طریق رجیستر TMOD صورت می گیرد.
  - TMOD (Timer Mode) •
  - TMOD یک رجیستر 8 بیتی است.
    - ۴ بیت کم ارزشتر آن برای تایمر 0
      - 1 بیت پر ارزش تر آن برای تایمر \*
        - برای هر کدام از تایمرها:
  - ۲ بیت کوچکتر برای تعیین مود تایمر به کار می رود.
    - ۲ بیت بزرگتر برای مشخص کردن عملیات.

(MSB)							(LSB)
GATE	C/T	M1	M0	GATE	C/T	M1	M0
	Tin	ner1			Tin	ner0	

(MSB)	(MSB)							
GATE	C/T	M1	<b>M</b> 0	GATE	C/T	M1	M0	
	Tin	ner1			Tin	ner0		

شماره بیت	نام	شماره تايمر	عملكرد
7	GATE	1	بیت گیت زمانی که ۱ میشود، تایمر به شرطی کار میکند که INT1 برابر ۱ باشد.
6	C/T	1	اگر ۰ باشد تایمر 1 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.
5	M1	1	بیت ۱ حالت تایمر 1
4	MO	1	بیت ۰ حالت تایمر 1
3	GATE	0	بیت گیت زمانی که ۱ شود، تایمر 0 به شرطی کار میکند که <u>INT0</u> برابر با ۱ باشد.
2	C/T	0	اگر ۰ باشد تایمر 0 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.
1	M1	0	بیت ۱ حالت تایمر 0
0	MO	0	بیت ۰ حالت تایمر 0

(MSB)	(MSB)							
GATE	C/T	M1	<b>M</b> 0	GATE	C/T	M1	M0	
	Tin	ner1			Tin	ner0		

شماره بیت	نام	شماره تايمر	عملكرد
7	GATE	1	بیت گیت زمانی که ۱ میشود، تایمر به شرطی کار میکند که INT1 برابر ۱ باشد.
6	C/T	1	اگر ۰ با تایمر یا شمارنده تنها در حالتی فعال خواهند شد که اگر ۱ با هم پایهی INTx یک باشد.
5	M1	1	ا بیت ۱ یعنی شروع به کار و متوقف شدن تایمر از بیرون از
4	M0	1	بیت ۰ میکروکنترلر کنترل خواهد شد.
3	GATE	0	بیت گیت زمانی که ۱ شود، تایمر $0$ به شرطی کار میکند که $\overline{\mathrm{INT0}}$ برابر با ۱ باشد.
2	C/T	0	اگر ۰ باشد تایمر 0 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.
1	M1	0	بیت ۱ حالت تایمر 0
0	MO	0	بیت ۰ حالت تایمر 0

(MS	<b>B</b> )							(LSB)	
GA	TE	C/T	M1	<b>M</b> 0	GATE	C/T	M1	M0	
انتخاب تایمر یا شمارنده صفر انتخاب تایمر یا شمارنده صفر انتخاب حالت تایمر (کلاک تایمر را کلاک میکروکنترلر تامین میکند)  یک انتخاب حالت شمارنده (کلاک شمارنده از پین ورودی T0 یا T1 تامین بیت گیت زمانی که ۱ میشود، تایمر به میشود)									
6	C/T	1		اگر ۰ باشد تایمر 1 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.					
5	M1	1						ت تايمر 1	بيت ١ حالن
4	M0	1						ت تايمر 1	بيت ٠ حاله
3	GATE	0		بیت گیت زمانی که ۱ شود، تایمر $0$ به شرطی کار می کند که $\overline{\mathrm{INT0}}$ برابر با ۱ باشد.				بیت گیت ز	
2	C/T	0		اگر ۰ باشد تایمر 0 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.					
1	M1	0		بیت ۱ حالت تایمر 0					بيت ١ حالد
0	M0	0						ت تايمر 0	بيت ٠ حاله

(MSB)	(MSB)							
GATE	C/T	M1	M0	GATE	C/T	M1	M0	
	Tin	ner1			Tin	ner0		

شماره بیت	نام	شماره تايمر	عملكرد
7	GATE	1	بیت گیت زمانی که ۱ میشود، تایمر به شرطی کار میکند که INT1 برابر ۱ باشد.
6	C/T	1	اگر ۰ باشد تایمر 1 به عنوان تایمر کار می کند. اگر ۱ باشد به عنوان شمارنده کار می کند.
5	M1	1	بیت ۱ حالت تایمر 1
4	M0	1	بیت ۰ حالت تایمر 1
3	GATE	، از تایمرها ر	بیت گیت زمانی که ۱ شود، تایمر <sup>0 به</sup> با استفاده از این دو بیت می توان هر یک
2	C/T		اگر ۰ باشد تایمر 0 به عنوان تایمر کار اگر ۱ باشد به عنوان شمارنده کار می کند.
1	M1	0	بیت ۱ حالت تایمر 0
0	M0	0	بیت ۰ حالت تایمر 0

### رجيستر TMOD

- دقت شود، بیتهای ثبات TMOD را نمی توان به صورت مجزا مقدار دهی کرد.
- معمولا در ابتدای برنامه یک بار ثبات TMOD مقداردهی میشود و طرز کار تایمرها مشخص میشود.
- سپس در طول برنامه، با مقداردهی به ثباتهای کاربرد خاص دیگر مخصوصا ثبات TCON تایمر راهاندازی یا متوقف می شود.

### رجيستر TCON

- برای بررسی وضعیت یا کنترل تایمرها استفاده میشود.
- یک ثبات ۸ بیتی است که بیتهای آن آدرس پذیراند.
- چهار بیت بالای آن (۴ تا ۷) برای راهاندازی یا توقف تایمرها (TR0 و TR1) و چک کردن سرریز در تایمرها (TF1 و TF1) است.
  - چهار بیت پایین آن برای تشخیص و ایجاد وقفهی خارجی (اسلاید ۱۲) است.

#### TCON (timer control) register summary

BIT	SYMBOL	BIT	DESCRIPTION
TCON.7	TF1	8FH	Timer 1 overflow flag. Set by hardware upon overflow; cleared by software, or by hardware ware when processor vectors to interrupt
			service routine
TCON.6	TR1	8EH	Timer 1 run-control bit. Set/cleared by soft- ware to turn timer on/off
TCON.5	TF0	8DH	Timer 0 overflow flag
TCON.4	TR0	8CH	Timer 0 run-control bit
TCON.3	IE1	8BH	ware when a falling edge is detected on INT 1; cleared by software, or by hardware when CPU vectors to interrupt service routine
TCON.2	IT1	8AH	External interrupt 1 type flag. Set/cleared by software for falling edge/low-level activated external interrupt
TCON.1	IE0	89H	External interrupt 0 edge flag
TCON.0	ITO	88H	External interrupt 0 type flag

#### TCON (timer control) register summary

BIT	SYMBOL	BIT	DESCRIPTION
TCON.7 TF1		8FH	Timer 1 overflow flag. Set by hardware upon overflow; cleared by software, or by hardware when processor vectors to interrupt service routine
TCON.6	TR1	8EH	Timer 1 run-control bit. Set/cleared by soft- ware to turn timer on/off
TCON.5	TF0	8DH	Timer 0 overflow flag
TCON.4	TR0	8CH	Timer 0 run-control bit
TCON.3		(Tir	Tytornal interrupt 1 adge flag. Set by hard- dge is detected on ware, or by hardware interrupt service میتوان در برنامه این بیت را
TCON.2			ه flag. Set/cleared by به صورت سختافزاری نیز ge/low-level activated
TCON.1	IE0	89H	External interrupt 0 edge flag
TCON.0	ITO	88H	External interrupt 0 type flag

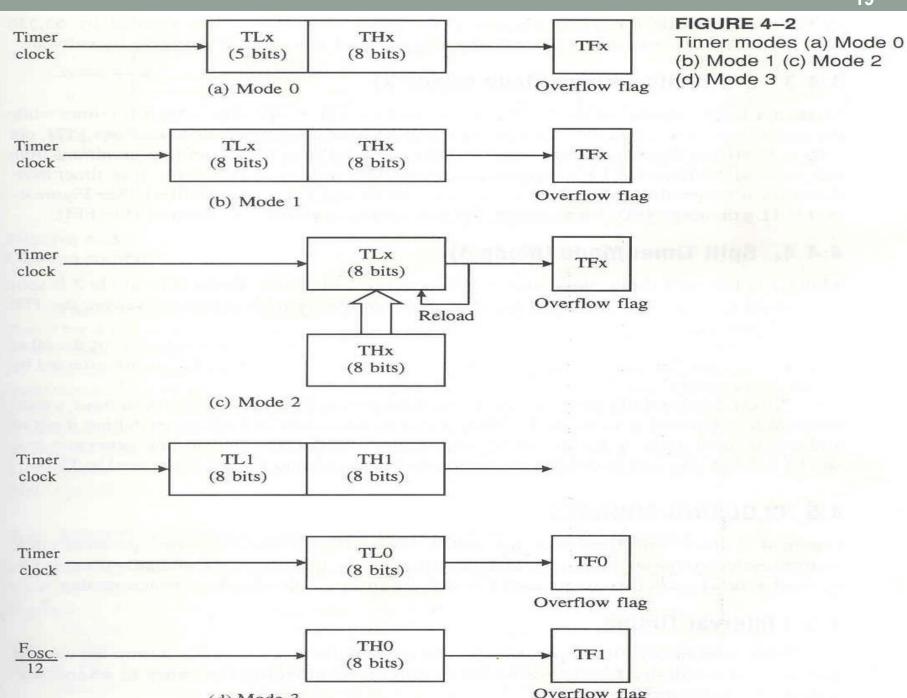
#### TCON (timer control) register summary

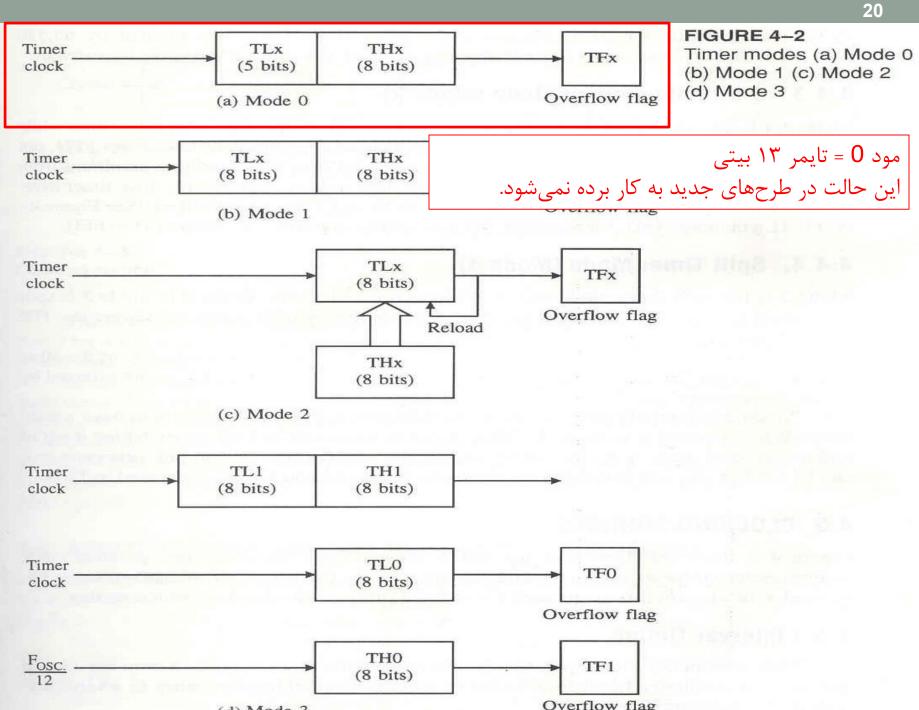
BIT	SYMBOL ADDRESS		DESCRIPTION				
TCON.7	d togal TF1	8FH	Timer 1 overflow flag. Set by hardware upor overflow; cleared by software, or by hardware when processor vectors to interrupt service routine				
TCON.6	TR1	8EH	Timer 1 run-control bit. Set/cleared by soft- ware to turn timer on/off				
TCON.5	TF0	8DH	Timer 0 overflow flag				
TCON.4	TR0	8CH	Timer 0 run-control bit				
TCON.3		ىشود.	External interrupt 1 edge flag. Set by hard- این بیت برای راهاندازی یا توقف تا detected on r by hardware نرمافزاری و از طریق برنامه ۰ یا ۱ می pt service زمانی که این بیت ۱ شود، تایمر مربو				
TCON.2		وطه متوقف میشود	Set/cleared by زمانی که این بیت • شود، تایمر مربر software for falling edge/low-level activated external interrupt				
TCON.1	IE0	89H	External interrupt 0 edge flag				
TCON.0	ITO	88H	External interrupt 0 type flag				

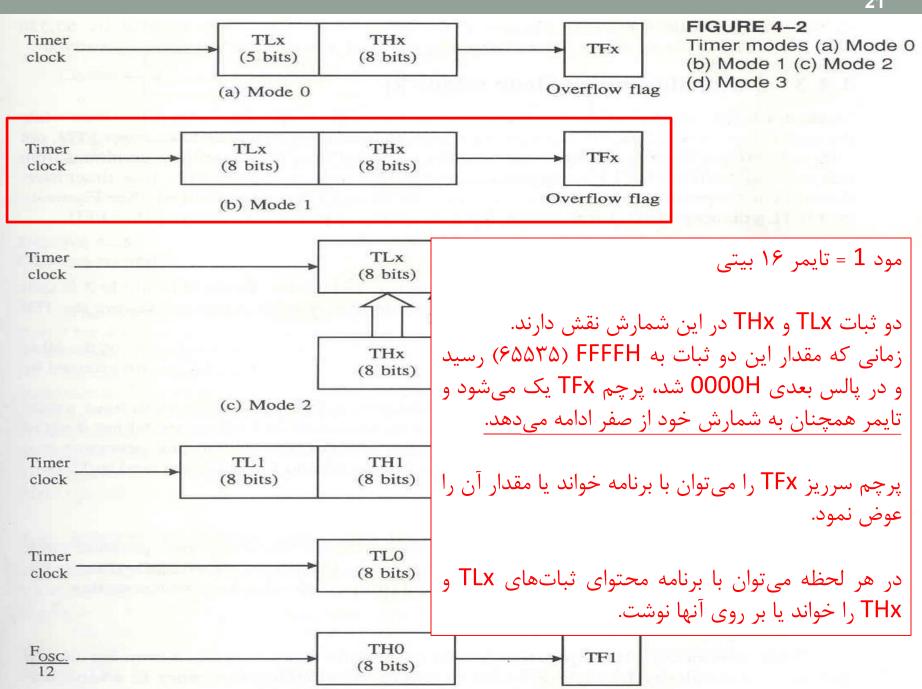
#### حالت یا مدهای مختلف تایمر

• با استفاده از بیتهای M0 و M1 در ثبات TMOD میتوان ۴ حالت برای تایمرا شمارندهها ایجاد نمود.

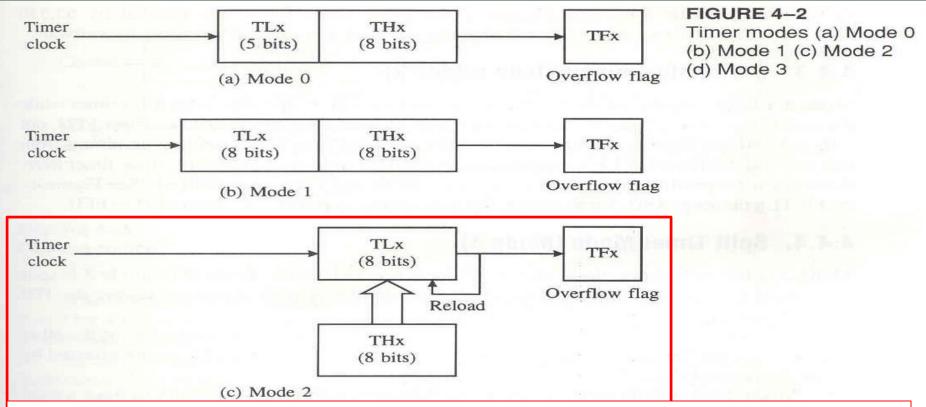
M1	M0	حالت تايمر	عملكرد تايمر
0	0	0	حالت تایمر/شمارنده ۱۳ بیتی
0	1	1	حالت تایمر/شمارنده ۱۶ بیتی
1	0	2	حالت تایمر/شمارنده ۸ بیتی با بارشدن خودکار
1	1	3	در این حالت تایمر 0 دو قسمت میشود یعنی دو تایمر مجزای ۸ بیتی در TLO و THO داریم. تایمر 1 متوقف میشود.







Overflow flag



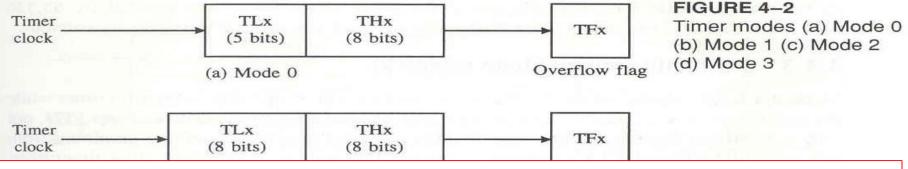
مود 2 = تايمر  $\Lambda$  بيتي با بار شدن خودكار

بایت بزرگتر تایمر (THx) عددی که باید هر بار در تایمر بار شود را نگه میدارد.

هنگامی که TLx تا TLA (۲۵۵) شمرد و سپس 00H شد، بیت پرچم سرریز TFx یک میشود و مقداری که در بایت بزرگتر (THx) نگهداری شده، به صورت خودکار به تایمر (TLx) بار میشود و عمل شمارش ادامه مییابد. دقت شود کافی است THx فقط یک بار مقداردهی شود.

در این حالت، سرریز در فواصل زمانی مشخص و برابر اتفاق میافتد.

مثال : اگر مقدار THx برابر با 4FH باشد، شمارش از 4FH تا FFH ادامه مییابد، سپس سرریز رخ میدهد و TFx یک میشود و <u>باز</u> شمارش از 4FH ادامه مییابد.

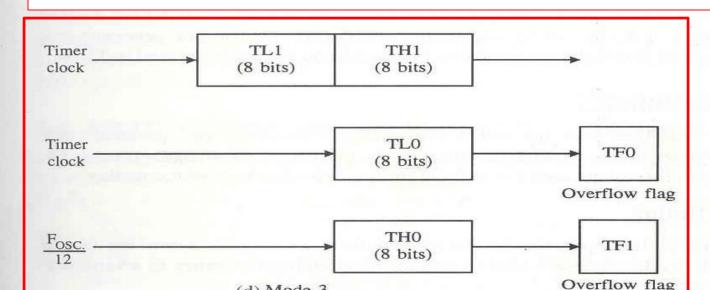


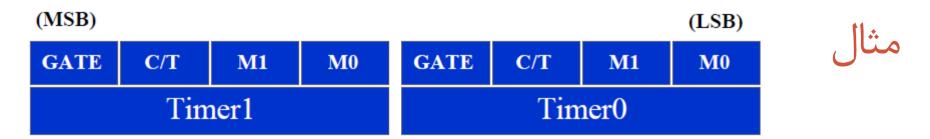
مود 3 = حالت تفکیک شده (Split Timer Mode)

تایمر 0 به دو تایمر مجزا تفکیک می شود.

TLO یک تایمر ۸ بیتی با پرچم سرریز TFO و THO یک تایمر ۸ بیتی با پرچم سرریز TF1

تایمر 1 متوقف می شود. اما می توان آن را به مودهای دیگر تغییر داد و شروع به کار نماید. از آنجایی که تایمر 1 پرچم سرریز ندارد، می توان آن را برای کارهایی که نیاز به وقفه ندارد مثلا تولید پالس ساعت در پورت سری ( Clock) تنظیم کرد.





• مشخص کنید در هر حالت چه تایمری و چه مودی فعال شده است؟

(a) MOV TMOD, #01H (b) MOV TMOD, #20H (c) MOV TMOD, #12H

#### **Solution:**

We convert the value from hex to binary. From Figure 9-3 we have:

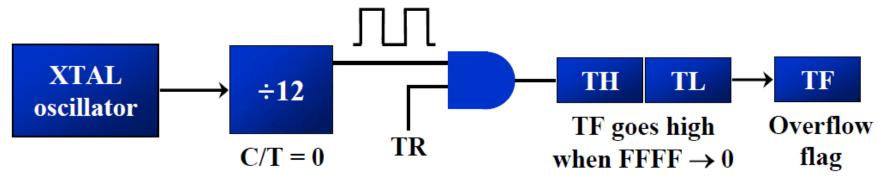
- (a) TMOD = 00000001, mode 1 of timer 0 is selected.
- (b) TMOD = 00100000, mode 2 of timer 1 is selected.
- (c) TMOD = 00010010, mode 2 of timer 0, and mode 1 of timer 1 are selected.

### منابع پالس ساعت

• برای تایمرها دو نوع منبع پالس وجود دارد که با  $C/\overline{T}$  انتخاب می شود.

#### ۱. یک منبع پالس برای اندازه گیری زمان

- اگر بیت  $C/\overline{T}$  در ثبات TMOD صفر باشد، تایمر پالس خود را از اسیلاتور تراشه تامین می کند.
- یک مدار برای کاهش فرکانس پالس ساعت وجود دارد که فرکانس پالس اسیلاتور را بر ۱۲ تقسیم می کند.
- برای مثال اگر فرکانس اسیلاتور 12MHz باشد، تایمر با فرکانس 12MHz ا 12=10 می شمارد. یعنی در هر  $1\mu$  یک عدد می شمارد.
- بسته به مقدار اولیهای که در THx و TLx قرار می گیرد، تایمر بعد از تعدادی پالس سرریز می دهد که این مبنای اندازه گیری زمان است.

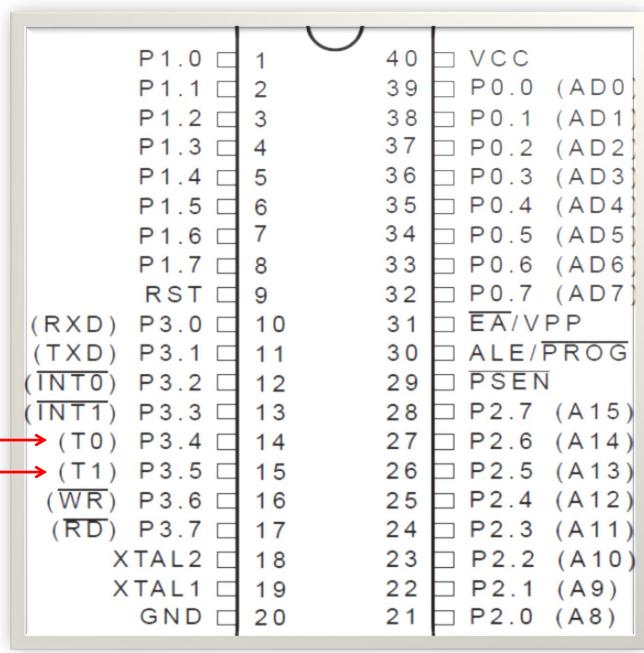


### منابع پالس ساعت

• برای تایمرها دو نوع منبع پالس وجود دارد که با  $C/\overline{T}$  انتخاب می شود.

#### ۲. یک منبع پالس برای شمارش رویدادها

- اگر بیت  $C/\overline{T}$  در ثبات TMOD یک باشد، تایمر پالس خود را از منبع خارجی تامین می کند.
- تایمر به عنوان شمارنده برای شمارش پالسهای ورودی به کار میرود. یعنی به ازای هر پالس پایین رونده یکی میشمارد.
  - تعداد رویدادها را می توان با خواندن ثباتهای THx و TLx دانست.
- در این حالت منبع پالس خارجی در پایه T0 (P3.4) برای تایمر 0 و پایه T1 (P3.5) برای تایمر 1 اعمال می شود.
  - دقت شود باید ابتدا این پایهها را با دستور SETB به حالت ورودی قرار داد.



#### منابع پالس ساء

• برای تایمرها دو نوع م

#### ۲. یک منبع پالس براز

- اگر بیت  $C/\overline{T}$  در ثباتullet
- تایمر به عنوان شمارند رونده یکی میشمارد.
- تعداد رویدادها را میتو
- در این حالت منبع پالس (A15) P2.7 (A15) اعمال می شود.
  - دقت شود باید ابتدا ایا ( A 13)

### منبع پالس ساعت

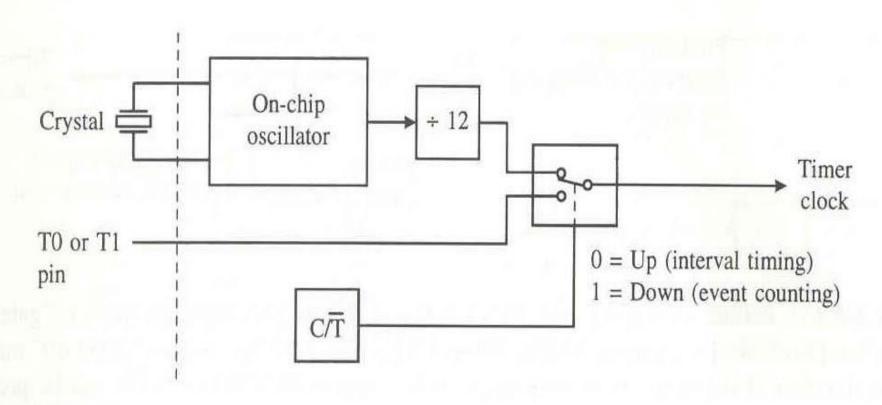
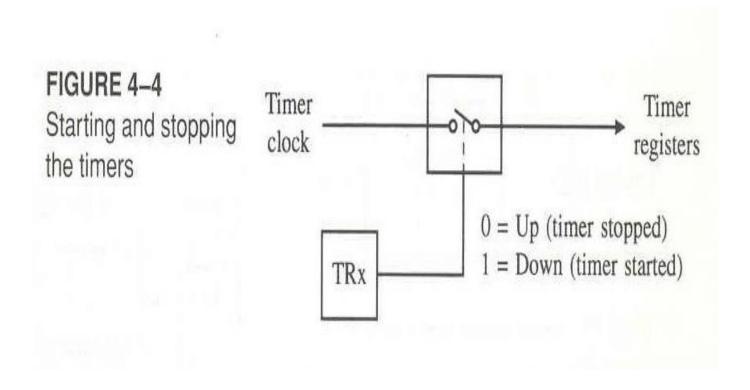


FIGURE 4–3 Clocking source

### كنترل تايمرها

• یک راه برای راهاندازی و متوقف کردن تایمرها استفاده از TR0 و TR1 است. • مثال : SETB TR0 و CLR TR0



### كنترل تايمرها

• روش دیگر برای کنترل تایمرها با بیت GATE در ثبات TMOD است و ورودی خارجی INT0 یا INT1 است.

P1.0 | 1 40 D VCC P1.1 🗆 39 🗖 P0.0 (AD0) P1.2 🗆 3 38 P0.1 (AD1) 37 P0.2 (AD2) P1.3 4 36 P0.3 (AD3) P1.4 🗆 □ P0.4 (AD4) P1.5 🗆 34 P0.5 (AD5) P1.6 🗆 33 P0.6 (AD6) P1.7 RST 🗆 32 P0.7 (AD7) 31 EA/VPP (RXD) P3.0 □ 10 30 □ ALE/PROG (TXD) P3.1 □ 11 29 PSEN (INTO) P3.2 ☐ 12 28 P2.7 (A15) (INT1) P3.3 □ 13 (T0) P3.4 □ 27 P2.6 (A14) 26 P2.5 (A13) (T1) P3.5 □ 15 25 P2.4 (A12) (WR) P3.6 □ 16 24 P2.3 (A11) (RD) P3.7 □ 17 23 P2.2 (A10) XTAL2 22 P2.1 (A9) XTAL1 19 GND 20 21 P2.0 (A8)

مثال : اگر بخواهیم زمانی که پالس INT1 برابر با ۱ است را اندازه بگیریم:

تایمر 1 را در مود ۱ (۱۶ بیتی) قرار میدهیم. مقدار اولیه TL1=TH1=0 قرار میدهیم.

GATE=1

TR1=1

حال موقعیکه پالس INT1 برابر با یک شد، تایمر با فرکانس پالس اسیلاتور شروع به شمارش می کند و زمانیکه INT1 برابر با صفر شد متوقف می شود.

عددی که در TL1 و TH1 قرار دارد مدت زمان یک بودن پالس خروجی را برحسب میکروثانیه نشان میدهد.

كنترل تايمرها 8051 On-chip 12 MHz = + 12 Crystal oscillator TL1 TH1 T1 (16 bits) 0 = Up 0 = Up(P3.5)1 = Down1 = DownC/T TR1 GATE INT1

(P3.3)

# مقدار اولیه دادن به ثباتهای تایمر

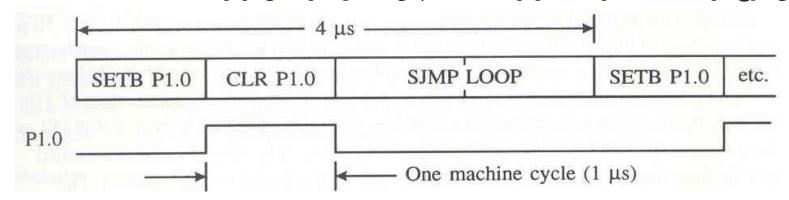
- ثباتهای تایمرها معمولا در ابتدای برنامه مقداردهی میشوند.
  - TMOD اولین ثباتی است که مقدار می گیرد.
- مثال : MOV TMOD, #00010000B تايمر 1 را روى مد ۱ (۱۶ بيتي) تنظيم مي كند.
- مثال : MOV TMOD, #00000010B تايمر 0 را روى مد ۲ (۸ بيتي با بارشدن خودكار) تنظيم مي كند.
  - تا زمانی که TRx یک نشود تایمر شروع به کار نمی کند.
- در صورتی که نیاز است تایمر به اندازه زمان مشخصی شمارش کند، باید به ثباتهای TLx و THx مقدار اولیه داد.
  - مثال : اگر زمان 100µs مورد نیاز باشد :
  - در تایمر ۱۶ بیتی
  - MOV TH0, #-100 MOV TH1, #0FFH , MOV TL1, #-100 •
  - MOV TH1, #0FFH <sub>9</sub> MOV TL1, #156 •
  - MOV TH1, #9CH 9 MOV TL1, #9CH •
  - با دستور SETB TR1 تايمر يک راهاندازی می شود و به مدت SETB TR1 يک می شود.
    - با دستور زیر می توان در حلقه انتظار منتظر یک شدن TF1 ماند.
      - WAIT: JNB TF1, WAIT •
- برای متوقف کردن تایمر از CLR TR1 استفاده می کنیم. و همچنین CLR TF1 پرچم سرریز را آماده برای استفاده ی مجدد می نماید.

#### ايجاد پالس

• دستورات زیر یک پالس در پین P1.0 ایجاد می کند. فرکانس و سیکل کاری این موج چقدر است؟

HERE: SETB P1.0 CLR P1.0 SJMP HERE

- دستور ۱ پایه P1.0 را برابر با ۱ می کند، لذا در انتهای اجرای دستور این پایه برابر با ۱ می شود.
- دستور ۲ پایه P1.0 را برابر با ۰ می کند، لذا در انتهای اجرای دستور این پایه برابر با ۰ می شود.
  - دستور SJMP نیاز به دوسیکل ماشین برای اجرا دارد، لذا اجرای آن 2µs طول می کشد.
    - موجی با پریود 4μs یعنی با فرکانس 250KHz تولید میشود.
- 4 = 25% این موج در مدت  $4 \mu s$  از  $4 \mu s$  برابر با ۱ است. پس سیکل کاری آن برابر است با  $4 \mu s$



TMOD								
Timer 1				Timer 0				
7	6	5	4	3	2	1	0	
GATE	C/T	M1	M0	GATE	C/T	M1	M0	



• برنامهای بنویسید که با به کار بردن تایمر 0 موج مربعی با فرکانس 10KHz در پایه P1.0 ایجاد نماید. (فرکانس اسیلاتور 12MHz)

MOV TMOD, #02H

·

MOV TH0, #-50

**SETB TRO** 

LOOP: JNB TF0, LOOP

CLR TFO

**CPL P1.0** 

P1.0

1/10K = 100μs موج مربعی 10KHz به مدت 50μs یک و 50μs صفر است.

;timer0, 8-bit auto-reload mode

برای محاسبه ی زمان نیاز است دو مقدار را بدانیم : فرکانس اسیلاتور و مقدار اولیه تایمر SJMP LOOP 12MHz/12=1MHz فرکانس تایمر 1/12 فرکانس اسیلاتور است. در اینجا فرکانس تایمر 1/1MHz=1µs یعنی تایمر در هر 1/1MHz=1µs یک واحد شمارش میکند.

50μs 50μs

ما نیاز داریم زمانهای 50µs را تولید کنیم. پس کافی است مقدار اولیه تایمر را 50- تعیین کنیم.

چون  $50 \mu s$  کمتر از 256 است پس می توان آن را با تایمر ۸ بیتی شمارش نمود.

برای مقداردهی تایمر برای شمارش 50μs میتوان از سه روش زیر استفاده کرد.

TH0=Hex(-50)=Hex(206)=CEH

TH0=256-50=206

TH0=-50

TMOD								
	Tim	er 1		Timer 0				
7	6	5	4	3 2 1 0				
GATE	C/T	M1	M0	GATE	C/T	M1	M0	



• برنامهای بنویسید که با به کار بردن تایمر 0 موج مربعی با فرکانس 1KHz در پایه P1.0 ایجاد نماید. (فرکانس اسیلاتور 12MHz)

MOV TMOD, #01H

LOOP: MOV THO, #0FEH

MOV TLO, #0CH

**SETB TRO** 

WAIT: JNB TFO, WAIT

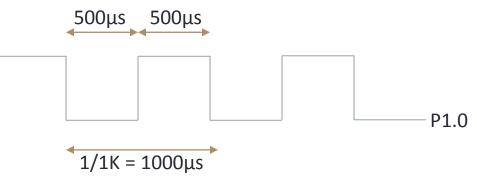
CLR TRO

CLR TFO

**CPL P1.0** 

SJMP LOOP

;timer0, 16-bit mode



موج مربعی 1KHz به مدت 500μs یک و 500μs صفر است. شمارش 500μs توسط تایمر ۸ بیتی امکان پذیر نیست (256<500) پس از تایمر ۱۶ بیتی استفاده می کنیم.

برای مقداردهی اولیه ثبات های TH0 و TH1 باید مقدار را ابتدا به هگزادسیمال TL0 مقدار دو سپس  $\Lambda$  بیت پرارزشتر را در TH0 و  $\Lambda$  بیت کم ارزشتر را در  $\star$  بخت.

-500 = 65536-500 = FEOCH

TMOD								
Timer 1				Timer 0				
7	6	5	4	3 2 1 0				
GATE	C/T	M1	M0	GATE	C/T	M1	M0	



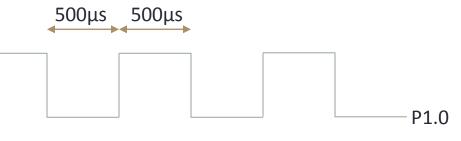
• برنامهای بنویسید که با به کار بردن تایمر 0 موج مربعی با فرکانس 1KHz در پایه P1.0 ایجاد نماید. (فرکانس اسیلاتور 12MHz)

MOV TMOD, #01H ;timer0, 16-bit mode

LOOP: MOV THO, #0FEH

MOV TLO, #0CH

**SETB TRO** 



1/1K = 1000μs

WAIT: JNB TFO, WAIT

دقت شود در تایمر ۱۶ بیتی پس از هر بار رخ دادن سرریز باید تایمر دوباره مقداردهی الکم از کا ۱۲ از ۱۲ CLR TRO

CLIV I IVO

در تایمر ۸ بیتی مقداردهی تایمر بعد از هر سرریز به صورت خودکار صورت می گیرد.

CLR TF0

در اینجا فرکانس موج مربعی اندکی با 1KHz تفاوت دارد. که به علت زمانی است که صرف مقدار اولیه دادن به تایمر می شود.

**CPL P1.0** 

می توان مقدار اولیهی تایمر را طوری تنظیم کرد که فرکانس موج دقیقا برابر با 1KHz

SJMP LOOP

شود. این مقادیر را پیدا کنید. در حالت مود ۲ (بار شدن اتوماتیک) این خطا هیچگاه رخ نمیدهد. اما به علت ۸ بیتی بودن تایمر تنها میتوان برای تولید فرکانسهای بالا از آن استفاده نمود.

# محاسبه زمان شمارش شده توسط تايمر ۱۶ بيتي

- 1. محاسبه تعداد پالسهای تایمر تا زمان سرریز
  - در حالت هگزادسیمال
  - تعداد پالسهاى تايمر : FFFF YYXX + 1
- که در آن مقدار XX = TLx و YY = THx است بر حسب هگزادسیما است.
  - در حالت دهدهی
  - تعداد پالسهاى تايمر : 1 + 65535 NNNN
    - Dec(YYXX) = NNNN •
- که در آن مقدار XX = TLx (XY = THx و XX = TLx) است که معادل دهدهی آن XX = TLx است.
  - 2. محاسبه زمان هر پالس تايمر
  - فركانس تايمر = ١٢ / فركانس اسيلاتور
    - زمان هر پالس = فرکانس تایمر / ۱
- 3. زمان شمارش شده توسط تایمر = زمان هر پالس تایمر × تعداد پالسهای تایمر

# محاسبه زمان شمارش شده توسط تایمر ۸ بیتی

- 1. محاسبه تعداد پالسهای تایمر تا زمان سرریز
  - در حالت هگزادسیمال
  - تعداد پالسهای تایمر : FF YY + 1
- که در آن مقدار YY = THx است بر حسب هگزادسیما است.
  - در حالت دهدهی
  - تعداد پالسهاى تايمر : 1 + NN + 255
    - Dec(YY) = NN •
- که در آن مقدار YY = THx ) که در آن مقدار YY = THx ) است.
  - 2. محاسبه زمان هر پالس تايمر
  - فركانس تايمر = ١٢ / فركانس اسيلاتور
    - زمان هر پالس = فركانس تايمر / ١
- 3. زمان شمارش شده توسط تايمر = زمان هر پالس تايمر × تعداد پالسهاي تايمر

# محاسبه مقدار اولیه تایمر ۱۶ بیتی

- 1. محاسبه زمان هر پالس تايمر
- فركانس تايمر = ١٢ / فركانس اسيلاتور
  - رمان هر پالس = فرکانس تایمر / ۱
- محاسبه تعداد پالسهای مورد نیاز برای ایجاد تاخیر زمانی در نظر گرفته شده
  - A = تعداد يالسها = زمان هر يالس / تاخير زماني
    - محاسبه مقدار اولیه تایمر
    - Hex(-A) = Hex(65535-A+1) = YYXXH
      - THx = YYH TLx = XXH •

# محاسبه مقدار اولیه تایمر ۸ بیتی

- 1. محاسبه زمان هر يالس تايمر
- فركانس تايمر = ١٢ / فركانس اسيلاتور
  - زمان هر پالس = فرکانس تایمر / ۱
- محاسبه تعداد پالسهای مورد نیاز برای ایجاد تاخیر زمانی در نظر گرفته شده
  - A = تعداد پالسها = زمان هر پالس / تاخیر زمانی
    - محاسبه مقدار اولیه تایمر
    - Hex(-A) = Hex(255-A+1) = YYH •
      - $THx = YYH \bullet$

TMOD								
	Tim	er 1		Timer 0				
7	6	5	4	3	2	1	0	
GATE	C/T	M1	M0	GATE	C/T	M1	M0	

• در برنامه ی زیر، موج مربعی با فرکانس کاری ۵۰٪ (نصف یک و نصف صفر) ایجاد شده است. فرکانس این موج تقریبا چقدر است؟ (فرکانس اسیلاتور 12MHz)

```
MOV TMOD,#01 ;Timer 0, mode 1(16-bit mode)

HERE: MOV TL0,#0F2H ;TL0=F2H, the low byte

MOV TH0,#0FFH ;TH0=FFH, the high byte FFFF-FFF2 = D = 13

CPL P1.5 ;toggle P1.5 13+1=14

ACALL DELAY
```

SJMP HERE Dec(FFF2)=65522 65536-65522=14

DELAY:

RET

SETB TRO ;start the timer 0 فركانس اسيلاتور 12MHz است يس ;monitor timer flag 0 AGAIN: JNB TF0,AGAIN تایمر در هر 1µs یک واحد می شمارد. ;until it rolls over ;stop timer 0 CLR TR0 CLR TF0 ;clear timer 0 flag  $14 \mu {
m S}$  یس یالس در  $14 \mu {
m S}$  یک و در

> صفر است. پس فرکانس این موج مربعی برابر است با 35KHz = (1/(2\*14μ)

• در مثال قبل، فركانس موج را بصورت دقيق محاسبه كنيد.

			Cycles	S
HERE:	MOV	TL0,#0F2H	2	
	MOV	THO, #OFFH	2	
	CPL	P1.5	1	
	ACAL	L DELAY	2	دستورات نیند در این برنامه دارای تاخیر
	SJMP	HERE	2	دستورات نیز در این برنامه دارای تاخیر هستند و این باعث می گردد مدت زمانی که
DELAY:				پالس صفر و یک است دقیقا برابر با 14μs
	SETB	TR0	1	پس عمر و یک است عمید برابر به عما کا نباشد.
AGAIN:	JNB	TFO,AGAIN	14	<u>ب</u>
	CLR	TR0	1	
	CLR	TF0	1	به طور دقیق به اندازه 28 سیکل ماشین یعنی 28μs پالس صفر و به اندازه ی 28
	RET		2	
			Total 28	سیکل ماشین یعنی 28μs پالس یک است.
			10tai 20	پس فرکانس این موج مربعی برابر است با
				1/(2*28μ)= 17KHz

```
• با استفاده از هر دو روش مطرح شده در اسلاید قبل، زمان یک بودن یالس تولید شده
  در برنامه زیر را محاسبه کنید. سربار دستورات اضافی را در نظر نگیرید. (فرکانس
                                                  اسيلاتور 12MHz)
       CLR P2.3 ;Clear P2.3
       MOV TMOD, #01; Timer 0, 16-bitmode
       MOV TLO, #3EH ; TLO=3Eh, the low byte
HERE:
       MOV THO, #0B8H; THO=B8H, the high byte
       SETB P2.3 ;SET high timer 0
       SETB TRO ;Start the timer 0
             TFO, AGAIN; Monitor timer flag 0
AGAIN: JNB
             TRO ;Stop the timer 0
       CLR
                        ;Clear TFO for next round
       CLR
             TF0
       CLR
             P2.3
                        1)
                        a) (FFFF-B83E+1) = 47C2 H = 18370 in decimal
                        b) B83E = 47166 in decimal
                           65535-47166+1 = 18370
                        2) 12MHz / 12 = 1MHz
                           1 / 1MHz = 1\mu s
                        3) 18370 * 1 \mu s = 18370 \mu s
```

```
• اگر فرکانس اسیلاتور XTAL=11.0592 MHz باشد، و بخواهیم در برنامه ی زیر یک
     يالس با طول 5ms در P2.3 ايجاد كنيم، مقدار اوليه تايمر يك چه بايد باشد؟
   11.0592 M / 12 = 921600 Hz
     1/921600 = 1.085 \mu s
                                 یعنی تایمر در هر 1.085µs یک واحد میشمارد.
   5 \text{ms} / 1.085 \mu \text{s} = 4608 \text{ clocks}
   65535 - 4608 + 1 = 60928
   Hex(60928) = EE00 H
   TL = OOH, TH = EEH
             CLR P2.3 ;Clear P2.3
             MOV TMOD, #01; Timer 0, 16-bitmode
           MOV TL0, \#0; TL0=0, the low byte
    HERE:
                   THO, #OEEH ; THO=EE, the high byte
             MOV
             SETB P2.3 ;SET high P2.3
             SETB TRO ;Start timer 0
                   TFO, AGAIN ; Monitor timer flag 0
    AGAIN: JNB
                             ;Stop the timer 0
             CLR
                   TR0
             CLR
                   TF0
                              ;Clear timer 0 flag
```

CLR

P2.3

مثال ۱۳۵۰ × ۲۲۸ × ۲۲۸ × ۲۲۸ × ۲۲۸ باشد، برنامهای بنویسید که موج اگر فرکانس اسیلاتور P2 ۶ ۱۰۰ کند.

### **Solution:**

Look at the following steps.

- (a) T = 1 / 50 = 20 ms, the period of square wave.
- (b) 1/2 of it for the high and low portion of the pulse is 10 ms.
- (c) 10 ms / 1.085 us = 9216 and 65536 9216 = 56320 in decimaland in hex it is DC00H.
- (d) TL = 00 and TH = DC (hex).

```
MOV TMOD, #10H ; Timer 1, mod 1
AGAIN: MOV TL1, #00 ;TL1=00, low byte of timer
      MOV TH1, #0DCH; TH1=DC, the high byte
                  ;Start timer 1
      SETB TR1
      JNB TF1, BACK ; until timer rolls over
BACK:
      CLR
           TR1
                     ;Stop the timer 1
      CPL
          P2.3
                     ;Comp. p2.3 to get hi, lo
      SJMP AGAIN
                     ;Reload timer
                      ;mode 1 isn't auto-reload
```

• میزان تاخیر ایجاد شده در برنامه زیر را با به صورت تقریبی محاسبه کنید.

```
MOV TMOD, #10H ; Timer 1, mod 1
MOV R3, #200 ; cnter for multiple delay
AGAIN: MOV TL1, #08H ; TL1=08, low byte of timer
MOV TH1, #01H ; TH1=01, high byte
SETB TR1 ; Start timer 1
BACK: JNB TF1, BACK ; until timer rolls over
CLR TR1 ; Stop the timer 1
CLR TF1 ; clear Timer 1 flag
DJNZ R3, AGAIN ; if R3 not zero then
; reload timer
```

### **Solution:**

TH-TL = 0108H = 264 in decimal and 65536 - 264 = 65272. Now  $65272 \times 1.085 \ \mu s = 70.820 \ ms$ , and for 200 of them we have  $200 \times 70.820 \ ms = 14.164024 \ seconds$ .

47	TMOD								
	Timer 0				Timer 1				
مثال	0	1	2	3	4	5	6	7	
	M0	M1	C/T	GATE	M0	M1	C/T	GATE	
• فركانس موج مربعي	ایجاد شد	ه را محال	ىبە نمايي	.ك.					
2	MOV TMOD, #2H ; Timer 0, mod								

TMOD, #2H ; Timer 0, mod 2 MOV

; (8-bit, auto reload)

MOV THO,#0

AGAIN: MOV R5, #250 ; multiple delay count

ACALL DELAY

CPL P1.0

SJMP AGAIN

DELAY: SETB TR0 start the timer 0

BACK: JNB TF0, BACK ; stay timer rolls over

> CLR TR0 stop timer;

CLR TF0 ; clear TF for next round

DJNZ R5, DELAY

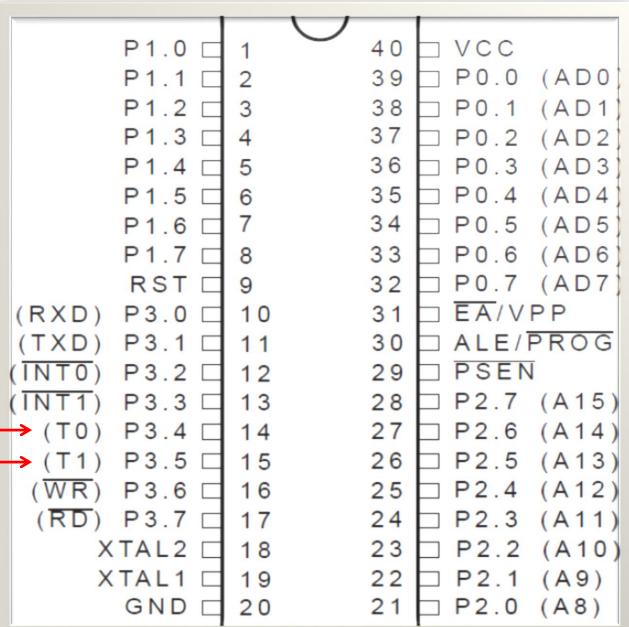
RET

 $T = 2 (250 \times 256 \times 1.085 \text{ us}) = 138.88 \text{ms}$ , and frequency = 72 Hz

- فرض کنید میخواهیم از تایمر 1 در مود ۲ استفاده کنیم. برای ایجاد تاخیرهای زیر، چه مقدار اولیهای باید به TH1 داده شود؟
  - $200 \mu s$  ,  $60 \mu s$  ,  $3 \mu s$  ,  $12 \mu s$  ,  $48 \mu s$  •
  - راه حل: استفاده از ماشین حساب ویندوز در مود برنامهنویسی
    - MOV TH1, #38H ي MOV TH1, #-200
    - MOV TH1, #0C4H ي MOV TH1, #-60
      - MOV TH1, #0FDH ي MOV TH1, #-3 •
    - MOV TH1, #0F4H L MOV TH1, #-12 •
    - MOV TH1, #0D0H և MOV TH1, #-48 •

## شمارنده

- همانطور که گفته شد، تایمر می تواند به عنوان شمارنده برای شمارش اتفاقات خارجی استفاده شود.
- در این حالت، پالسهایی که بیرون از میکروکنترلر اتفاق میافتند و به پایهی میکروکنترلر متصل هستند، باعث شمارش در تایمر میشوند.
  - مقادير TH ،TMOD و TL همانند تايمرها تنظيم مي شود.
  - باید بیت C/T برابر با یک باشد تا تایمر به عنوان شمارنده کار کند.
    - تنها منبع پالس در شمارنده با تایمر متفاوت است.
  - پالس خارجی از طریق پین  $\tau$ 0 برای تایمر  $\tau$ 0 و از طریق پین  $\tau$ 1 برای تایمر  $\tau$ 1 تامین می گردد.



### شمارنده

- همانطور که گفته شد استفاده شود.
- در این حالت، پالس ها هستند، باعث شمارش
- مقادیر TH ،TMOD
- باید بیت C/T برابر با یا
- تنها منبع پالس در ش (A13)
  - پالس خارجی از طریق

TMOD								
	Tim	er 1		Timer 0				
7	7 6 5 4		3	2	1	0		
GATE	C/T	M1	M0	GATE	C/T	M1	M0	

• فرض کنید پالسی از طریق پین T1 به میکروکنترلر وارد میشود. همچنین فرض کنید یک LCD به پورت P2 متصل است. با استفاده از تایمر برنامهای بنویسید که تعداد پالسهای رخ داده را در LCD نمایش دهد.

```
VOM
            TMOD, #01100000B; counter 1, mode 2,
                    ;C/T=1 external pulses
            TH1,#0 ;clear TH1
      MOV
            P3.5 ; make T1 input
      SETB
AGAIN: SETB
            TR1 ; start the counter
            A,TL1 ; get copy of TL
BACK:
     MOV
      MOV P2, A
                 display it on port 2;
      SJMP
            BACK
                    ; keep doing it
```