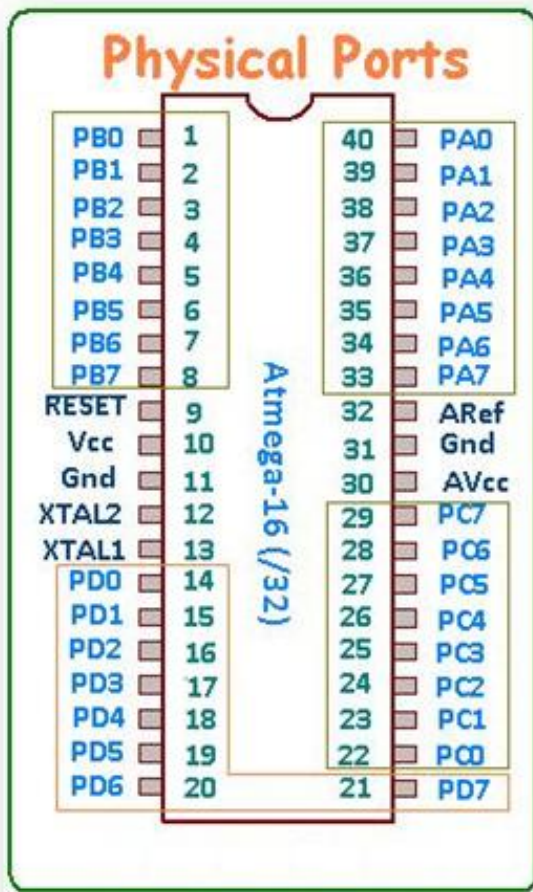
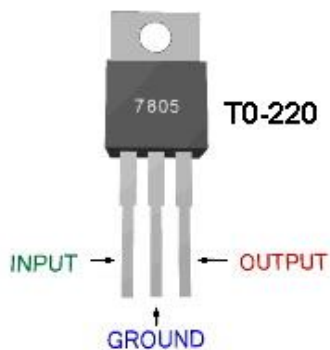


پایه‌های ATMEGA



رگولاتور



```
input=PINA & 0x07;
if (input!=0x07)
{
    // col detection
    switch (input)
    {
        case(0x03):
            col=2;
            break;
        case(0x05):
            col=1;
            break;
        case(0x06):
            col=0;
            break;
    }

    // row detection
    for (i=0;i<4;i++)
    {
        PORTA=(0x10 << i) | 0x07;
        delay_ms(20);
        input=PINA & 0x07;
        if (input==0x07)
        {
            row=3-i;
        }
    }

    //plot
    i=row*3+col+1;
    switch (i)
    {
        case 10:
            lcd_putsf("*");
            break;
        case 11:
            lcd_putsf("0");
            break;
        case 12:
            lcd_putsf("=");
            break;
        default :
            itoa(i,str);
            lcd_puts(str);
    }
    PORTA=0x00 | 0x07;
    delay_ms(300);
}
```