حالات خواب

• شش وضعیت مختلف <mark>خواب</mark> به منظور <mark>صرفهجویی در مصرف توان</mark> در میکروکنترلر ATmega16عبارتند از:

- •وضعي<mark>ت بيكار أ</mark>
- •حالت <mark>كاهش نويز مبدل ADC</mark>
 - •وضعیت <mark>خاموش ³</mark>
 - •وضعیت <mark>صرفهجویی توان </mark>4
 - •وضعيت <mark>آمادهباش ⁵</mark>
- •وضعیت <mark>آمادہباش توسعهیافته</mark> ⁶

- 1- idle
- 2- power down
- 3- power save
- 4- standbay
- 5- extended standby

حالت بيكار

- •حالت <mark>بیکار:</mark>
- •حالت خواب پردازنده را متوقف می کند. در عین حال اجازه می دهد که واسطهای USART، است. SPI، مقایسه کننده آنالوگ، مبدل آنالوگ به دیجیتال، زمان سنج نگهبان، زمان سنج اشمارنده ها، و وقفه سیستم به کار خود ادامه دهند.
- •این حالت خواب اساساً <mark>CLK_{CPU} و CLK_{FLASH} را متوقف</mark> میکند، در حالیکه سایر ساعتها بهکار خود ادامه میدهند.
- •حالت بیکار میکروکنترلر را قادر میسازد که <mark>وقفههای خارجی</mark> و نیز <mark>وقفههای داخلی</mark> شامل وقفه سرریز زمانسنج و وقفه تکمیل ارسال USART <mark>موجب بیدار شدن میکروکنترلر</mark> گردند.
- •اگر بیدار شدن در نتیجه وقفه مقایسه کننده آنالوگ لازم نباشد، مقایسه کننده آنالوگ می تواند با تنظیم بیت ACD در ثبات کنترل و وضعیت ACSR خاموش شود. اینکار مصرف جریان را در حالت بیکار تقلیل می دهد. اگر مبدل ADC فعال شود، یک تبدیل از آنالوگ به رقمی بطور خودکار در هنگام ورود به حالت خواب آغاز می شود.

مشخصات حالات خواب بطور خلاصه

•منابع ساعتِ خواب فعال و منابع بیدارشدن از حالت خواب در انواع حالتهای خواب

	Active Clock domains			Oscilla	Wake-up Sources								
Sleep Mode	clk _{CPU}	clk _{flash}	clk _{IO}	clk _{ADC}	clk _{ASY}	Main Clock Source Enabled	Timer Osc. Enabled	INT2 INT1 INT0	TWI Address Match	Timer 2	SPM / EEPROM Ready	ADC	Other I/O
Idle			Χ	Х	Х	Х	X ⁽²⁾	Х	Х	X	Х	X	X
ADC Noise Redu- ction				х	х	х	X ⁽²⁾	X ⁽³⁾	х	х	х	х	
Power Down								X(3)	Х				
Power Save					X ⁽²⁾		X ⁽²⁾	X ⁽³⁾	X	X ⁽²⁾			
Standby ⁽¹⁾						Х		X ⁽³⁾	Х				
Exten- ded Standby ⁽¹⁾					X ⁽²⁾	х	X ⁽²⁾	X ⁽³⁾	Х	X ⁽²⁾			

1 كريستال خارجي يا تشديدساز به عنوان منبع ساعت انتخاب شده است.

2 اگر بیت ASS در ثبات ASSRیک شده باشد.

3 فقط INT2یا وقفههای حساس به سطح INT0 و INT1

تنظیم نوع حالت صرفه جویی در مصرف توان

Bit	7	6	5	4	3	2	1	0	
	SM2	SE	SM1	SM0	ISC11	ISC10	ISC01	ISC00	MCUCR
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

SM2	SM1	SM0	Sleep Mode				
0	0	0	Idle				
0	0	1	ADC Noise Reduction				
0	1	0	Power-down				
0	1	1	Power-save				
1	0	0	Reserved				
1	0	1	Reserved				
1	1	0	Standby ⁽¹⁾				
1	1	1	Extended Standby ⁽¹⁾				