ریزپردازنده ۱ دانشکده مهندسی کامپیوتر و فناوری اطلاعات دانشگاه صنعتی امیرکبیر

دایر کتیوهای اسمبلر

دایرکتیو چیست؟

- دایرکتیو ها شبه دستوراتی هستند که اسمبلر را برای انجام کاری هدایت می کنند. به طور مثال با استفاده از دایرکتیو ها می توان
 - آدرس شروع برنامه را به اسمبلر اعلام نمود.
 - محلی از حافظه را برای یک متغیر تخصیص داد و با استفاده از یک label به آن اشاره نمود.
 - یک فایل دیگر را به کدی که اسمبلر در حال اجرا است را اضافه (include) کرد.
 - دایرکتیو ها با نقطه شروع می شوند

داير كتيو DEF

• یک اسم نمادین (symbolic) به یک ثبات اختصاص می دهد که باعث راحتی در برنامه نویسی می شود. هر ثبات می تواند چندین اسم نمادین داشته باشد

.DEF Symbol=register

```
.DEF temp=R16
.DEF ior=R0

ldi temp,0xf0 ; Load 0xf0 into temp register in ior,0x3f ; Read SREG into ior register eor temp,ior ; Exclusive or temp and ior
```

دايركتيو UNDEF

- عدم تخصیص اسم نمادین (symbolic) از یک ثبات.
- با این کار می توان از هر ثبات در محدوده scope های مختلفی بدون دریافت warning استفاده کرد.

.UNDEF Symbol

```
.DEF var1 = R16
ldi var1, 0x20
...; do something more with var1
.UNDEF var1

.DEF var2 = R16; R16 can now be reused without warning.
```

دايركتيو BYTE

- با استفاده از این دایرکتیو می توان محلی از حافظه SRAM یا EEPROM را رزرو کرد. با استفاده از یک اabel یک پارامتر یک label همراه دایرکتیو، می توان به محل رزرو شده دسترسی پیدا کرد. دایرکتیو BYTE یک پارامتر دارد که تعداد بایت مورد نیاز برای رزرو را مشخص می کند.
 - (نکته: از دایرکتیو BYTE نمی توان داخل سگمنت کد استفاده کرد)

Label: .BYTE expression

```
var1: .BYTE 1 ; reserve 1 byte to var1
table: .BYTE tab_size ; reserve tab_size bytes
```

```
ldi r30,low(var1) ; Load Z register low
ldi r31,high(var1) ; Load Z register high
```

دایرکتیو DB و DD و DD و DD

• دایرکتیو های DD ،DW ،DB و DQ به ترتیب برای تعریف DD ،DW ،DB و DD ،DW ،DB و DD ،DW ،DB و CDD به ترتیب برای تعریف Auadword و DQ و DD ،DW ،DB و CDD و

consts: .DB 0, 255, 0b01010101, -128, 0xaa

varlist: .DW 0, 0xffff, 0b100111000101010, -32768, 65535

varlist: .DD 0, 0xfadebabe, -2147483648, 1 << 30</pre>

eevarlst: .DQ 0,0xfadebabedeadbeef, 1 << 62</pre>

دایرکتیو سگمنت CSEG

• این دایرکتیو شروع سگمنت code را مشخص می کند. در فایل می توان چندین بخش از آین دایرکتیو های CSEG داشت که در زمان اسمبلی همه آن ها با هم تجمیع می شوند. دایرکتیو BYTE را نمی توان در سگمنت کد استفاده نمود. همچنین این سگمنت پیش فرض اسمبلی است.

```
.CSEG
ldi r30,low(var1) ; Load Z register low
ldi r31,high(var1) ; Load Z register high
ld r1,Z ; Load VAR1 into register 1
```

دايركتيو CSEGSIZE

- با استفاده از این دایر کتیو می توان اندازه حافظه برنامه را تعیین نمود. حافظه برنامه و حافظه داده در SRAM به سه بخش تقسیم می شود:
 - 10K *16 بيت مخصوص حافظه برنامه
 - 4K*8 بيت مخصوص حافظه داده
 - 6k*16 یا 2k*8 بیت نیز می توان به حافظه برنامه یا داده در بلوک های 2k*16 یا 4k*8 اختصاص داد.

.CSEGSIZE = 10 | 12 | 14 | 16

.CSEGSIZE = 12; Specifies the program meory size as $12K \times 16$

دایرکتیو سگمنت DSEG

• این دایرکتیو شروع سگمنت data را مشخص می کند. در فایل می توان چندین بخش از این دایکتیو های DSEG داشت که در زمان اسمبلی همه آن ها با هم تجمیع می شوند. در این دایرکتیو معمولا تعریف های label ها و دایرکتیو های BYTE گنجانده می شود.

```
.DSEG ; Start data segment
var1: .BYTE 1 ; reserve 1 byte to var1
table: .BYTE tab_size ; reserve tab_size bytes.

.CSEG
ldi r30,low(var1) ; Load Z register low
ldi r31,high(var1) ; Load Z register high
ld r1,Z ; Load var1 into register 1
```

دایرکتیو سگمنت ESEG

• این دایرکتیو شروع یک سگمنت در حافظه EEPROM را مشخص می کند. در فایل می توان چندین بخش از این دایکتیو های ESEG داشت که در زمان اسمبلی همه آن ها با هم تجمیع می شوند. در این دایرکتیو معمولا تعریف های label ها و دایرکتیو های DB و DW گنجانده می شود.

```
.DSEG ; Start data segment
var1: .BYTE 1 ; reserve 1 byte to var1
table: .BYTE tab_size ; reserve tab_size bytes.

.ESEG
eevar1: .DW 0xffff ; initialize 1 word in EEPROM
```

داير كتيو EQU

• این دایرکتیو یک مقدار را به یک label اختصاص می دهد که در طول برنامه نمی توان آن را تغییر داد.

.EQU label=expression

```
.EQU io_offset = 0x23
.EQU porta = io_offset + 2.CSEG ; Start code segment
clr r2 ; Clear register 2
out porta,r2 ; Write to Port A
```

دایرکتیو SET

• این دایرکتیو یک مقدار را به یک label اختصاص می دهد که بر خلاف دایرکتیو EQU در طول برنامه می توان مقدار آن را تغییر داد.

.SET label=expression

```
.SET F00 = 0x114; set F00 to point to an SRAM location lds r0, F00; load location into r0 .SET F00 = F00 + 1; increment (redefine) F00. This would be illegal if using .EQU lds r1, F00; load next location into r1
```

دايركتيو EXIT

• در حالت کلی اسمبلی یک فایل را تا رسیدن به اتنهای فایل EOF می خواند. استفاده از دایر کتیو EXIT باعث می شود که پیش از رسیدن به EOF از فایل خارج می شود.

.EXIT

.EXIT ; Exit this file

دايركتيو INCLUDE

• این دایرکتیو اسمبلی را به خواندن یک فایل دیگر هدایت می کند تا زمانی که آن فایل به انتها برسد و یا اسمبلی دایرکتیو EXIT را در آن فایل ببیند.

.INCLUDE "filename"

```
; iodefs.asm:
.EQU sreg = 0x3f ; Status register
.EQU sphigh = 0x3e ; Stack pointer high
.EQU splow = 0x3d ; Stack pointer low
; incdemo.asm
.INCLUDE iodefs.asm ; Include I/O definitions
in r0,sreg ; Read status register
```

دایرکتیو MICRO, ENDMIRCO

- این دایرکتیو که همراه با یک اسم می اید، به اسمبلی شروع یک مایکرو را اعلام می کند. در طول برنامه هر جا که اسم مایکرو (به همراه یک سری پارامتر) نوشته شده باشد، تعریف آن مایکرو در آن جا قرار می گیرد.
 - در داخل هر مایکرو می توان تا ۱۰ پارامتر استفاده کرد که آن ها را با @0-@ نشان می دهند.
 - ENDMICRO نيز پايان مايكرو را اعلام مي كند

```
.MACRO SUBI16 ; Start macro definition
subi @1,low(@0) ; Subtract low byte
sbci @2,high(@0) ; Subtract high byte
.ENDMACRO ; End macro definition
.CSEG ; Start code segment
SUBI16 0x1234,r16,r17 ; Sub.0x1234 from r17:r16
```

دایرکتیوهای شرطی IF, ELIF, ELSE, ENDIF

• در زبان اسمبلی می توان جریان اجرای دستورات را با استفاده از دایرکتیو های شرطی کنترل کرد.
اگر expression مخالف صفر شود دستورات بعد از دایرکتیو IF تا زمان رسیدن به دایرکتیو ELSE و یا ELSE اجرا می شوند.

```
.IF <expression>
...
.ELSE | .ELIF<expression>
...
.ENDIF
```

دایرکتیوهای شرطی IFDEF, IFNDEF

• در دایرکتیو IFDEF اگر اسمبلی با استفاده از EQU یا SET تعریف شده باشد ، دستورات بعد از این دایرکتیو تا رسیدن به دایرکتیو ENDIF و یا ELSE اجرا می کند.

• دايركتيو IFNDEF عكس شرط IFDEF را دارد.

```
.IFDEF <symbol> |.IFNDEF <symbol>
...
.ELSE | .ELIF<expression>
...
.ENDIF
```

ERROR, WARNING, MESSAGE داير كتيو

- .IFDEF DEBUG
- .MESSAGE "Debug mode"
- .ENDIF

• دایرکتیو Message یک string به عنوان خروجی می دهد.

- دایرکتیو Warning نیز مانند Message یک string به عنوان خروجی می دهد
- .IFDEF EXPERIMENTAL FEATURE
- .WARNING "This is not properly tested, use at own risk."
- .ENDIF

● دایرکتیو Error یک string خروجی می دهد و برنامه را متوقف می کند

- .IFDEF TOBEDONE
- .ERROR "Still stuff to be done.."
- .ENDIF

دايركتيو LIST, NOLIST

• دایرکتیو LIST به اسمبلر اعلام می کند که تولید LIST FILE را فعال کند. (حالت پیش فرض فعال LIST FILE دایرکتیو NOLIST و استفاده از دایرکتیو NOLIST می توان برای قسمت های انتخاب شده از کد تولید کرد.

```
.NOLIST; Disable listfile generation
.INCLUDE "macro.inc"; The included files will not
.INCLUDE "const.def"; be shown in the listfile
.LIST; Reenable listfile generation
```

دايركتيو LISTMAC

• در حالت کلی تنها فراخوانی مایکرو ها در LIST FILE قرار می گیرند. اگر بخواهیم تعریف مایکرو ها نیز دی LISTMAC قرار گیرند باید از دایرکتیو LISTMAC استفاده کنیم.

```
.MACRO MACX; Define an example macro add r0,@0; Do something eor r1,@1; Do something .ENDMACRO; End macro definition

.LISTMAC; Enable macro expansion

MACX r2,r1; Call macro, show expansion
```

دايركتيو ORG

• دایرکتیو ORG شمارنده آدرس را مقداردهی می کند. اگر در سگمنت دیتا باشیم، شمارنده آدرس SRAM مقدار دهی آدرس SRAM مقداردهی می شود. اگر در سگمنت کد باشیم، شمارنده آدرس حافظه برنامه مقدار دهی می شود. می شود و اگر در سگمنت EEPROM باشیم، شمارنده آدرس حافظه

```
.DSEG ; Start data segment
.ORG 0x120; Set SRAM address to hex 120
variable: .BYTE 1 ; Reserve a byte at SRAM adr. 0x120

.CSEG
.ORG 0x10 ; Set Program Counter to hex 10
mov r0,r1 ; Do something
```

OVERLAP/NOOVERLAP

• با استفاده از دایرکتیو overlap و nooverlap می توان بازه ای از کد را مشخص کرد که بعدا بتوان توسط یک کد دیگر (بدون خطا) جایگزین گردد.

```
.overlap
.org 0 ; section #1
rjmp default
.nooverlap
.org 0 ; section #2
rjmp RESET ; No error given here
.org 0 ; section #3
rjmp RESET ; Error here because overlap with #2
```