

VEOS概要設計

Revision 3.5 NEC

目次

このドキュメントについて VEOSとは VEOSの基本的な機能 コンポーネント プロセス管理

メモリ管理 ユーザモードDMAと通信レジスタ

システムコール

シグナル

機能一覧(主要機能)

機能一覧(プロセス間通信)

利用可能なリソース

注意事項

VEOSの拡張機能

VEパーティショニングモードのサポート (VEOS NUMAモード) オフローディングプログラミングモデルのサポート

高速I/O

非同期I/O

Partial process swapping

改訂履歴

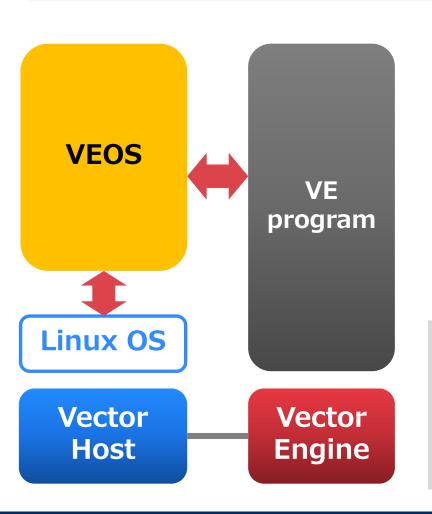


このドキュメントについて

このドキュメントではVEOSの概要設計について説明されています ■ このドキュメントは VEOS v2.6.2 以降に対応します

VEOSとは

VEOSは、ベクトルエンジン上で動作するプログラムに対してOS機能を提 供する、Linux/ベクトルホスト上で動作するソフトウェアです



VFOSの機能:

VEプログラムのロード

システムコール処理

プロセス管理

メモリ管理

シグナル処理

OSコマンドのサポート

gdb, ps, free, top, sar etc.

Utilizing Linux capability

VEOSは2つの見方があります

VEプログラムから: Operating System

Linuxから: VE programの代理人

VEOSはLinux/x86上で動作するため、VE上 にはOSジッタがありません

VEOSの基本的な機能



コンポーネント

VEOS

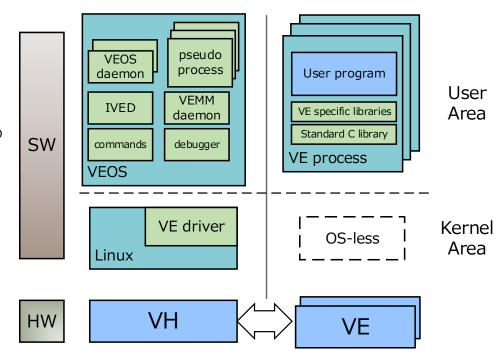
- VEOSデーモン
 - 1つのVEを管理するデーモン
 - プロセス管理やメモリ管理などを行います
- 代理プロセス (ve execコマンド)
 - 1つのVEプロセスを管理するプロセス
 - VEプロセスヘプログラムをロードし、VEプロセスからの システムコール要求を処理します
- IVED
 - VE間のリソース管理を行うデーモン
- VFMMデーモン
 - InfiniBandドライバと通信を行うデーモン
- コマンド
 - ・ "ps"や"free"などの移植されたコマンド
- デバッガ
 - ・移植されたデバッガ(adb)

VEドライバ

● VEOSデーモンと代理プロセスへのリソースアクセス を提供するドライバ

▮ VEプロセス

- ユーザプログラムを実行するプロセス
- 下記ライブラリがリンクされる可能性があります
 - 標準Cライブラリ
 - VE固有のライブラリ



プロセス管理

マルチプロセスとマルチスレッドがサポート されています

▮ VEプロセスの識別

● VEプロセスは対応する代理プロセスのPIDにより識別され ます

▮プロセスの状態

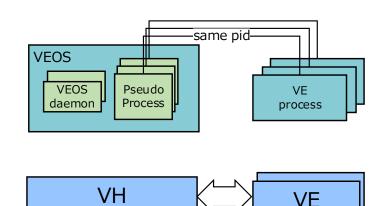
- VEOSはLinuxから独立してVEプロセスの状態を管理します
 - 実行中、待機中など

▮ スケジューリング

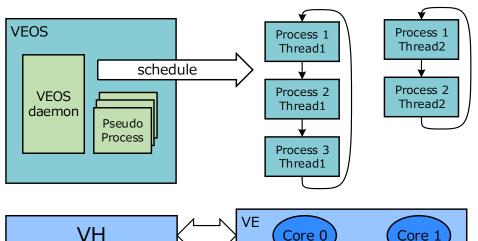
- VEOSは、 VEプロセスのスレッドが開始されると、スレッ ドを実行するためのVEコアを選択します
- VEOSは、各VEコアに対し、ラウンドロビンスケジュールを 用いてVEプロセスのスレッドをスケジューリングします
- VEコアに実行すべきスレッドが一つもない場合、VEコア間 でスレッドが移行することがあります

▍親プロセスと子プロセスの関係

- VEOSはリソース制限やCPUアフィニティなどを継承するた め、VEプロセスの関係を管理します
 - VEOSは1つのVE内の関係を維持します



Tasks for core 0 Tasks for core 1



メモリ管理

仮想アドレス管理

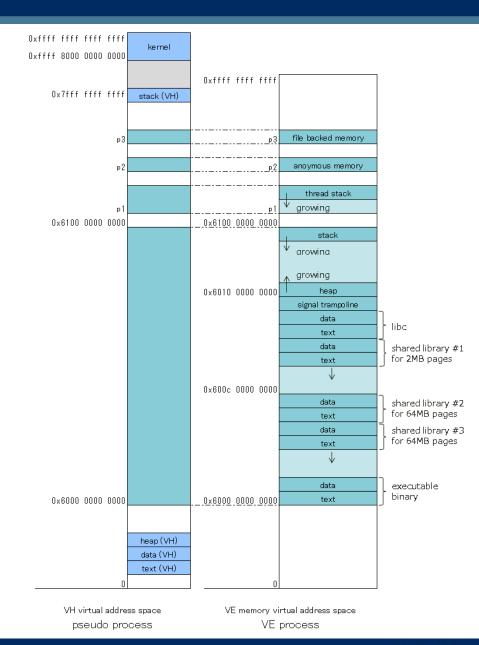
- 実行可能バイナリのテキストとデータや、ヒープ、スタックは静的に割り 当てられたアドレスに置かれます
- 匿名メモリなどその他の領域は動的に割り当てられたアドレスに置かれま
- VEメモリ仮想アドレス空間は、代理プロセスの仮想アドレス空間のサブ セットです
- 匿名メモリとファイルバックメモリがサポートされています
- ファイルバックメモリのデータは、mmap(), munmap(), msync() and exit()といったシステムコールによりVEとVHの間で転送されます

物理VEメモリ管理

- 実行可能バイナリ・共有ライブラリがロードされる際、または匿名・ファイルバックメモリが要求される際に、VEOSが物理メモリを割り当てます
- HWがプリサイス例外をサポートしていないため、デマンドページングや コピーオンライトはサポートされていません
- 共有マップが要求される場合、匿名メモリとファイルバックメモリはVEプロセス間の物理メモリを共有します
- 読み取り専用保護によるプライベートマッピングが要求される場合、匿名 メモリとファイルバックメモリは、VEプロセス間で物理メモリを共有する 可能性があります
- 実行可能バイナリと共有ライブラリは読み取り専用の保護がついたプライベートなファイルバックメモリです。したがって、VE間で物理メモリを共 有します
- ヒープとスタックの拡張がサポートされています

ページサイズ

- 64 MB / 2MB
- 実行可能ファイルのテキストとデータや、ヒープ、スタックのページサイズは、実行バイナリのアライメントと等しくなります
- 共有ライブラリのテキストとデータのページサイズは、共有ライブラリの アライメントと等しくなります
- 匿名メモリ又はファイルバックメモリのデフォルトページサイズは、実行 可能バイナリのアライメントと等しくなります。VEプログラムは、要求時 にページサイズを指定することができます



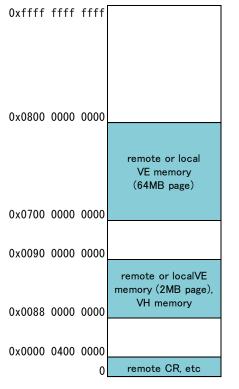
ユーザモードDMAと通信レジスタ

▮ ユーザモードDMA

- VEプロセスでは、ユーザモードDMAを使用し、以下に記載したメ モリ間で、データを転送することができます
 - 1. VEプロセスに割り当てられたVEメモリと、他のプロセスに割り当て られたVEメモリ
 - 2. VHメモリと、VEプロセスに割り当てられたVEメモリ
- VEプロセスは2つのDMAディスクリプタテーブルを使用すること ができます
- ユーザーモードDMAはVEプロセスの1個以上のスレッドがVEコア 上で実行されている際に実行されます
- ユーザーモードDMAはVEプロセスの全スレッドがVEコアでされて いない際には停止します
- DMAのターゲットアドレスやソースアドレスはVEホスト仮想アド レスという名の特殊なアドレスにより特定されます
- VEOSはVEホスト仮想アドレスからVEメモリへのマッピングを設定 します

通信レジスタ (CR)

- CRは64ビットのレジスタで、プロセスのスレッド間またはMPIプ ロセス間におけるオペレーションの同期もしくは排他制御のために 使用されます
- VEプロセスはローカルVEおよびリモートVEのCRにアクセスできま
 - ローカルVEのCRにアクセス
 - CRアクセス命令を使用します
 - CRは実効CRアドレスという名の特殊なアドレスを使用して指定します
 - リモートVEのCRにアクセス
 - ホストメモリアクセス命令を使用します
 - CRは、ユーザモードDMAでも使用されるVEホスト仮想アドレスを使用して指定します
- VEOSは、実効CRアドレス又はVEホスト仮想アドレスから実際の CRへのマッピングを設定します



VE host virtual address space

0x7f local CR

effective CR address space

注意: User mode DMAとCRは、MPIライブラリや他の システムライブラリで使用されています。

User mode DMAを使用するための低レベルAPIが提供 されています。

CRはユーザープログラムから直接使用するためのもの ではありません。

システムコール

VEプロセスはシステムコールをVH にオフロードします

- 代理プロセスがシステムコールの要求を処 理します
- 代理プロセスは必要に応じてVEOSデーモン やLinuxを要求します
- システムコールは代理プロセスの権限で処 理されます

VH **VF VFOS VE** process Pseudo process System call number and arguments ret=read(fd,buf,size); Unblock request with return value **VEOS** Return value daemon

システムコールの順序 (単純なケース)

- 1. VEプロセスはシステムコール番号と引数 をVHメモリに格納します
- 2. VEプロセスがVEコアを停止し、割り込み を発生させます
- 3. 代理プロセスがシステムコールを処理しま す
- 4. 代理プロセスは、戻り値とともに、ブロッ ク解除要求をVEOSデーモンへ送ります
- 5. VEOSデーモンはVEコアのレジスタに戻り 値を格納しVEコアを開始します

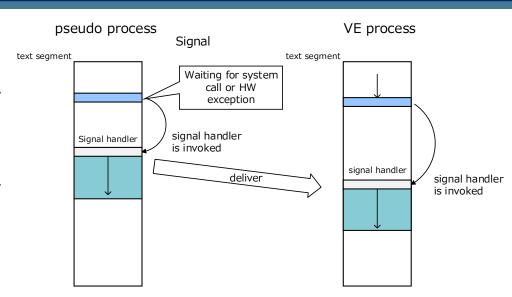
シグナル

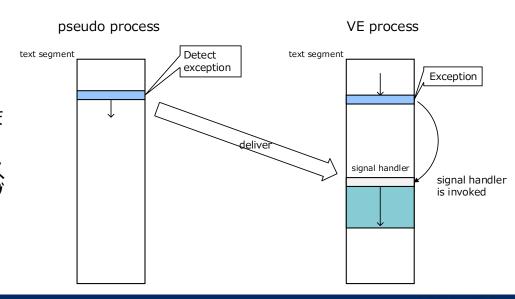
別のプロセスにより送られるシグ ナル

- ●代理プロセスのシグナルハンドラはシグ ナル要求をVEOSに送ります
- ●次にVEプロセスがVEコアで実行される 際、VEOSはシグナルをVEプロセスに送 ります
- VEプロセスがシグナルにより終了した 場合、代理プロセスはSIGKILLにより強 制終了されます

HW例外によるシグナル

- ●代理プロセスはHW例外を検出しシグナ ル要求をVEOSに送ります
- ◆次にVEOSがVEコア上で実行される際、 VEOSはシグナルをVEプロセスに送りま す
- ●回復不能なHW例外に対してVEプロセス がシグナルハンドルを登録すると、シグ ナルハンドラの実行後にVEプロセスが 終了します







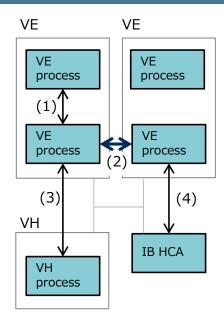
機能一覧(主要機能)

| | 100.45 | -~1£ /> | 401 255 |
|----------|-----------------------|--------------------|---|
| カテゴリ | 機能 | デザイン | 概要 |
| プログラムローダ | ファイルフォーマット | ELF, DWARF | プログラムローダがELFファイルを認識し、テキストとデータをVEにロードします |
| | ダイナミックリンク | サポートされています | 共有ライブラリのダイナミックリンクはサポートされています |
| | ダイナミックロード | サポートされています | 共有ライブラリのダイナミックロードはサポートされています(dlopen(), dlsym(), など) |
| | セグメントのアラインメント | 2MB / 64MB | セグメントのアライメントはリンク時に決定されます |
| プロセス管理 | マルチプロセス | Fork-execモデル | VEプログラムはfork()システムコールを使用してプロセスを作成することができます。VEプログラムはexecve()システムコールを使用して新しいVEプログラムを実行することができます |
| | マルチスレッド | POSIXスレッド | VEプログラムはPOSIX APIを使用してスレッドを作成することができます |
| | スケジューリング | 各VEコア上のラウン ドロビン | スレッドは優先度に関係なく特定の順序で実行されます。ブロックされた状態のスレッドはス キップされます。 |
| | プリエンプション | サポートされています | タイムスライスを使い果たした場合、コンテキストスイッチが発生し、次のスレッドがVEコア で実行を開始します |
| | タイムスライス | 1秒 | プロセスのスレッドが実行される時間 |
| | タイマーインターバル | 100ミリ秒 | VH側で実行される、スケジューラのタイムハンドラーの呼び出し間隔 |
| メモリ管理 | 仮想アドレス空間 | サポートされています | プロセスには独自の仮想アドレス空間があります |
| | メモリの割り当て | ダイナミック | VEプログラムがロードされるとメモリが割り当てられます。ヒープとスタックの拡張がサポートされています。 匿名またはファイルバックメモリの割り当てもサポートされています |
| | ファイルバックメモリ | サポートされています | ファイルのデータは、システムコールによりVEとVH間で転送されます |
| | デマンドページング | サポートされていませ ん | 仮想メモリが割り当てられると、物理メモリが割り当てられます |
| | コピーオンライト | サポートされていませ ん | プライベート読み込み・書き込みエリアには、固有の物理メモリがあります |
| | 物理メモリ共有 | サポートされています | 匿名メモリとファイルバックメモリは特定の条件下で物理メモリを共有します |
| | ページサイズ | 2MB / 64MB | 実行バイナリのセグメントページサイズと共有ライブラリのページサイズはそれらのアライメントと同じです。VEプログラムは、匿名又はファイルバックメモリのページサイズを指定することができます |
| 入力と出力 | ファイルシステム、ネット ワークなど | サポートされています | Linuxにオフロードされます |

機能一覧(プロセス間通信)

| | (1) VE内部 | (2) VE-VE | (3) VE-VH | (4) VE-IB | 関数名(例) |
|------------------------|-------------|--------------|--------------|--------------|----------------------|
| System V shared memory | V | - | - | - | shmget |
| POSIX shared memory | V | - | - | - | shm_open |
| Spin lock | V | - | - | - | pthread_spin_init |
| Mutex | √(*1) | - | - | - | pthread_mutex_init |
| Read write lock | V | - | - | - | pthread_rwlock_init |
| Condition variable | V | - | - | - | pthread_cond_init |
| Barrier | V | - | - | - | pthread_barrier_init |
| Unnamed semaphore | V | - | - | - | sem_init |
| System V semaphore | V | V | V | - | semget |
| Named semaphore | V | V | V | - | sem_open |
| System V message queue | V | V | V | - | msgget |
| POSIX message queue | V | V | V | - | mq_open |
| UNIX socket | V | V | V | - | socket |
| Pipe, Fifo | V | V | V | - | pipe, mkfifo |
| Signal | V | V | V | - | kill |
| VH-VE SHM *2 | - | - | V | - | vh_shmat |
| VESHM *3 *5 | V | V | - | - | - |
| CR *5 | V | V | - | - | - |
| VEMM *4 *5 | - | - | - | V | - |





IB HCA: InfiniBand HCA

- *1 robust mutexとpi mutexはサポートさ れていません
- *2 VH-VE SHMは、VH側に作成した System V shared memoryに、VEプロセ スがデータ転送を可能にする機能です
- *3 VESHMは、VEプロセス間でデータ転送 を可能にする機能です
- *4 VEMMはIBドライバによるVEメモリへの アクセスやVEプログラムによるIB HCAへの アクセスを可能にする機能です
- *5 これらの機能は、MPIライブラリまたは 他のシステムライブラリで使用されます。 ユーザープログラムから直接使用するため のものではありません

利用可能なリソース

| 項目 | 条件 | VE当たり | VEプロセス当たり | 注意 |
|----------------------------|------------|-------------|------------------|--|
| VEプロセス最大値 | - | 256プロセス | - | - |
| スレッド最大値 | - | 1024スレッド | 64スレッド | |
| VEOSデーモンが受け入れ る最大接続数 | - | 1056 | - | VEOSデーモンと代理プロセス間の 通信はVEスレッドごとに確立され ます。 VEOSと移植されたコマンド/ gdb との間の接続は、要求ごとに確立さ れます |
| VEプロセスへ割り当てら れるメモリ最大値 | 48GBメモリモデル | 49,024MB *2 | 49,024MB *2 | 64MBページはゼロページのためリ ザーブされています。 64MBページが同期用にリザーブさ れています。*4 |
| | 24GBメモリモデル | 24,448MB *3 | 24,448MB *3 | |
| アクセス可能なリモート VEメモリの最大値 | 8コアモデル | 894GB | 894GB | コア数が変わると、値が変わります。 |
| ユーザーモードDMAの ディスクリプタテーブル | - | - | 2ディスクリプタ テーブル | - |
| スレッドのCRページの最 大値 *1 | - | - | 1ページ | - |
| MPIのローカルCRページ の最大値 *1 | 8コアモデル | 24ページ | 3ページ | コア数が変わると、値が変わります。 |
| MPIのリモートCRページ の最大値 *1 | - | - | 32ページ | - |

^{*1 1}CRページは32CRで構成されています。

^{*2} VEがSX-Aurora TSUBASA A100-1 modelに接続されている場合は、49,086MB

^{*2} VEがSX-Aurora TSUBASA A100-1 modelに接続されている場合は、24,510MB

^{*2} VEがSX-Aurora TSUBASA A100-1 modelに接続されている場合は、 2MBページが同期用にリザーブされています

注意事項

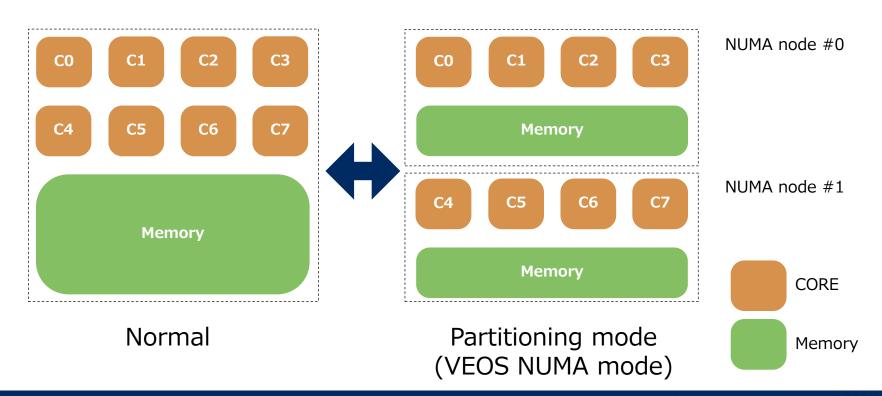
- 1. ベストパフォーマンスを達成するためには、VE上で実行されるVEプロ セスのスレッド数が、利用可能なVEコア数以下である必要があります
- 2. VEプロセスは新しいVEプログラム又はVHプログラムを実行することが できます。VEプロセスが新しいVEプログラムを実行するとき、VEプロ セスはexecve()システムコールの最初の引数でVEプログラムを指定す る必要があります。VEプロセスがVHプログラムを実行すると、VHプ ログラムがVEプログラムを再度実行しても、リソース制限などのVEプ ロセスの情報は廃棄されます
- 3. ほとんど全てのシステムコール、標準的Cライブラリ関数、Linuxコマ ンド、デバッガーコマンドがサポートされています。しかしいくつかサ ポートされていないものも存在します

VEOSの拡張機能



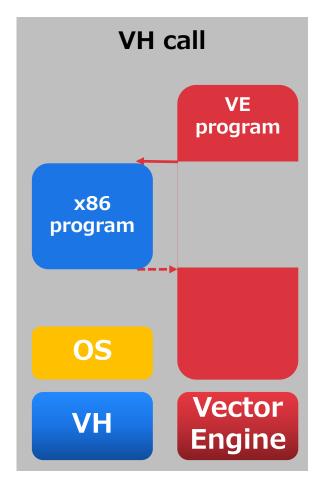
VEパーティショニングモードのサポート (VEOS NUMAモード)

- VEは、コア、ラストレベルキャッシュ(LLC)、及びメインメモリを 2 つのセ グメントとして分割する、パーティショニングモードをサポートします
- 既存のシステムコールインタフェースやコマンドを活用するため、VEOSは パーティショニングモードの2つのセグメントを、2つのNUMAノードして 扱います
- VEOSは、局所性を考慮して、コアとメモリをVEプロセスに割り当てます



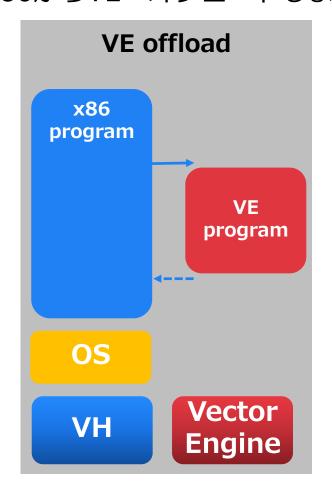
オフローディングプログラミングモデルのサポート

「VH call」はスカラ処理をVEか らx86ヘオフロードします



VH callは同期APIです

「VE offload」は計算カーネルを x86からVEへオフロードします

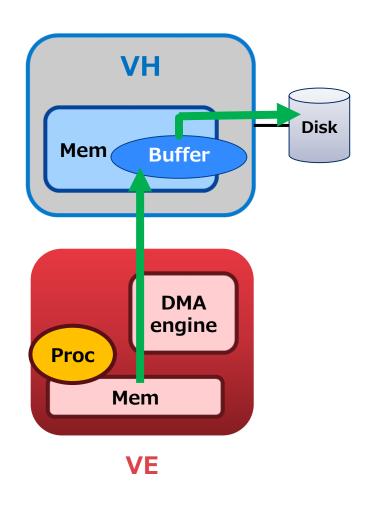


VE offloadは非同期APIです

高速I/O

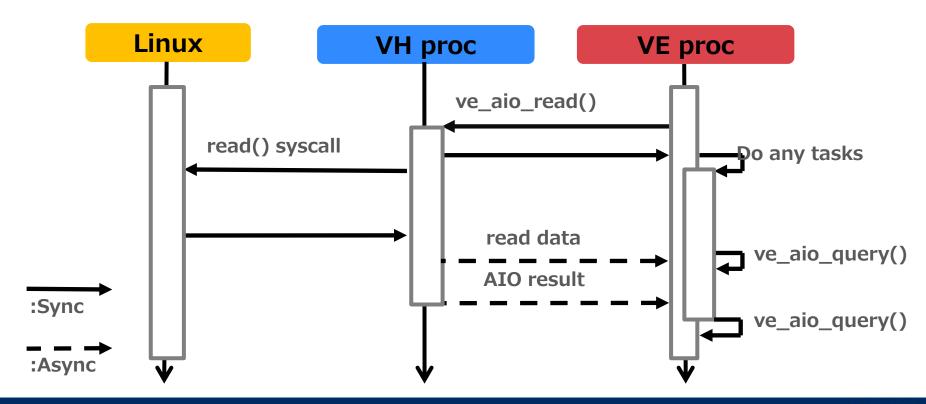
- ■以下のread/write系のシステムコールのス ループットとレイテンシが改善します
 - read, pread, readv, preadv
 - write, pwrite, writev, pwritev
- |高速I/Oは、VE DMAエンジンを使って、 VEとVH間でデータを転送します
 - VE DMAエンジンは直接VH側のバッファへアクセス します
- 高速I/Oを使うためには、以下の環境変数 を設定する必要があります

(In case of bash) export VE ACC IO=1



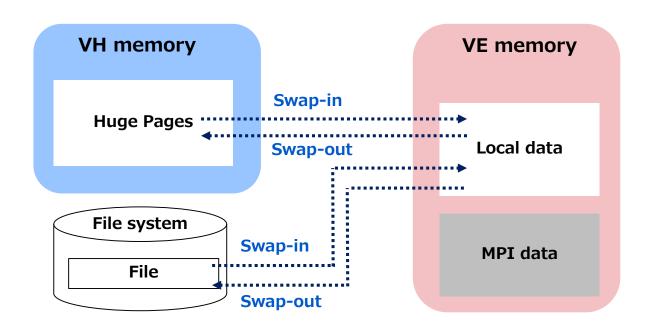
非同期I/O

- |非同期I/O(VE AIO)は、I/OシステムコールをVH側で処理している間も、 VEプログラムが処理を進められるようにします
- |非同期I/Oを使ってVH側でI/Oを処理している間、VE側のリソースを必要 としません



Partial process swapping

- 停止中のVEプロセスのローカルデータを含むVEメモリの一部を、 VH側 のメモリまたは、ストレージ上のファイルに、スワップアウトします
 - ●解放されたVEメモリは他のプログラムを実行するために利用することができます
- MPIデータを含むVEメモリの一部は、VEメモリに残り続けます
 - MPIプロセス間の通信は、エラーが発生することなく完了します



- VHメモリにスワップする場合、 VEOSはVHメモリから割り当てら れたhuge pagesにVEメモリをス ワップアウトします。
- ファイルにスワップする場合、 VEOSは分散ファイルシステムまた はローカルファイルシステム内の ファイルにVEメモリをスワップア ウトします。Huge pagesも、メモ リの内容を転送するバッファとして 使用されます。

改訂履歴



改訂履歴

| Rev. | 日付 | 改訂内容 |
|------|------------|--|
| 1.8 | 2018年2月28日 | 初版 |
| 1.9 | 2018年5月14日 | VEOSがLinux/VH上で動作することを明確にするため、VEOSの紹介を更新した VEOS 1.1の新機能であるVH-VE SHMを追加した |
| 1.10 | 2018年7月11日 | VEOS 1.2.1以降では、VEコア間でのスレッドの移行が起きることを説明した 最大メモリ量の記述を更新した VEOS 1.2で行った、DMAディスクリプタテーブルの数の変更を反映した |
| 1.11 | 2018年9月12日 | User mode DMAのための低レベルAPIが実験的機能として提供されるため、user mode DMAの説明を更新した VEプログラムがVH-VE SHMを利用可能なため、機能一覧を更新した Fifoを機能一覧に追加した 図を改善した |
| 2.0 | 2018年12月5日 | VEOS 2.0以降では、VEOSの一部としてカーネルヘッダを提供するため、カーネルヘッダ に関する注意事項を削除した |
| 2.1 | 2019年2月13日 | この版はVEOS v2.0.1 以降に対応します 表紙の書式を変更 このドキュメントが対象とする VEOS バージョンに関する情報を追加した 用語を訂正した 擬似プロセス→代理プロセス |
| 3.0 | 2019年4月22日 | この版はVEOS v2.1以降に対応します 「VEOSとは」を更新 代理プロセスがve_execコマンドであることを記載 User mode DMAの低レベルAPIは、実験的機能ではなくなったことを反映 VEOSの拡張機能を記載 |
| 3.1 | 2019年6月19日 | VEOS NUMA モードについての説明を記載 |

改訂履歴 (続き)

| Rev. | 日付 | 改訂内容 |
|-------|----------|---|
| 3.2 | 2019年9月 | ・ この版はVEOS v2.2以降に対応します・ メモリアドレスマップを変更 |
| 3.2.1 | 2019年11月 | • 日本語版で「VEにオフロード」と記載していた誤記を「VHにオフロード」に修正 |
| 3.3 | 2020年1月 | この版はVEOS v2.3以降に対応します VE_ACC_IO=1を設定することで高速I/Oを有効にできることを記載 新機能であるpartial process swappingの説明を追加 |
| 3.4 | 2020年2月 | • 誤記を修正 |
| 3.5 | 2020年7月 | この版はVEOS v2.6.2以降に対応します Partial process swapping to fileの説明を追記 (Page 21) |

