

Министерство образования Республики Беларусь

Учреждение образования
БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет: ФКСиС. Кафедра: ЭВМ.

Специальность: 40 02 01 «Вычислительные машины, системы и сети».

Специализация: 40 02 01-01 «Проектирование и применение локальных компьютерных сетей».

УТВЕРЖДАЮ

Заведующий кафедрой ЭВМ

_____ Б.В.Никульшин

« ____ » _____ 2022 г.

ЗАДАНИЕ

по курсовому проекту студента
Деруго Дмитрия Витальевича

1 Тема проекта: «Вычислитель квадратного корня на основе ПЛИС»

2 Срок сдачи студентом законченного проекта: 12 декабря 2022 г.

3 Исходные данные к проекту:

3.1 Отладочная плата ПЛИС.

3.2 Язык описания аппаратуры: Verilog.

4 Содержание пояснительной записки (перечень подлежащих разработке вопросов):

Введение 1. Обзор литературы. 2. Разработка структурной схемы. 3. Разработка функциональной схемы. 4. Разработка принципиальной схемы. 5. Руководство пользователя. Заключение. Список использованных источников. Приложения.

5 Перечень графического материала:

5.1 Приложение А. Схема электрическая структурная.

5.2 Приложение Б. Схема электрическая функциональная.

5.3 Приложение В. Диаграмма состояний автоматов передатчика и приемника.

5.4 Приложение Г. Графики функций оценок обратного числа и квадратного корня

КАЛЕНДАРНЫЙ ПЛАН

Наименование этапов дипломного проекта	Объем этапа, %	Срок выполнения этапа	Примечания
Подбор и изучение литературы. Сравнение аналогов	20	13.09 – 12.10	
Структурное проектирование	10	13.09-28.09	
Функциональное проектирование	25	29.09 – 20.10	
Принципиальное проектирование	20	21.10 – 12.11	
Перечень документов	5	13.11 – 17.11	
Ведомость документов	5	18.11 – 24.11	
Оформление пояснительной записки	15	25.11 – 02.12	

Дата выдачи задания: 12.09.2022

Руководитель

Д. С. Жук

ЗАДАНИЕ ПРИНЯЛ К ИСПОЛНЕНИЮ
