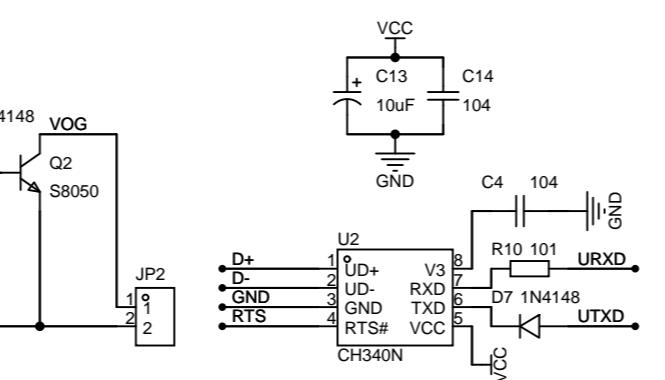
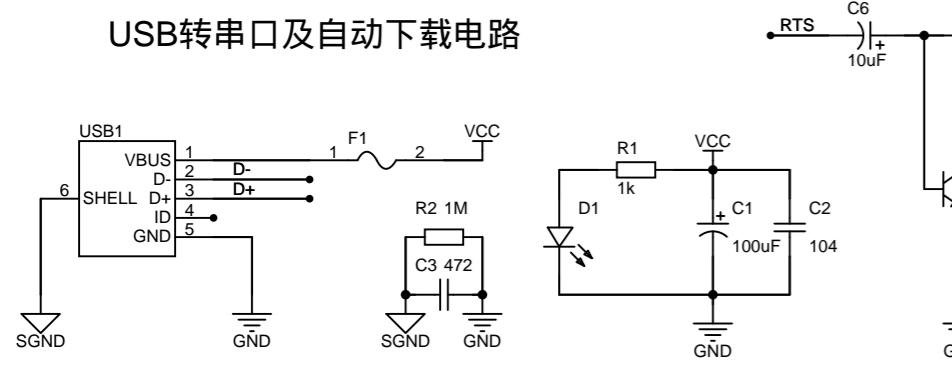


CPU最小系统/端口引出及上拉/独立按键/蜂鸣器

4位独立LED驱动电路

单排/双排针+孔测试接口电路



原理图		Schematic1		更新日期	2023-07-27
图页		P1		创建日期	2023-07-19
绘制	nixj@njupt.edu.cn	审阅		物料编码	
版本		尺寸		页	1 共 1
LBD3		A3		南京邮电大学	
V3.0		A3			