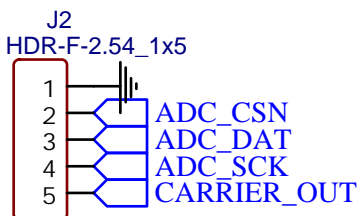
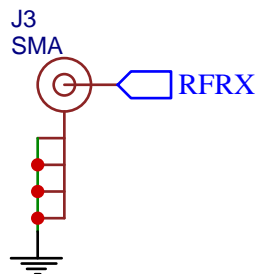


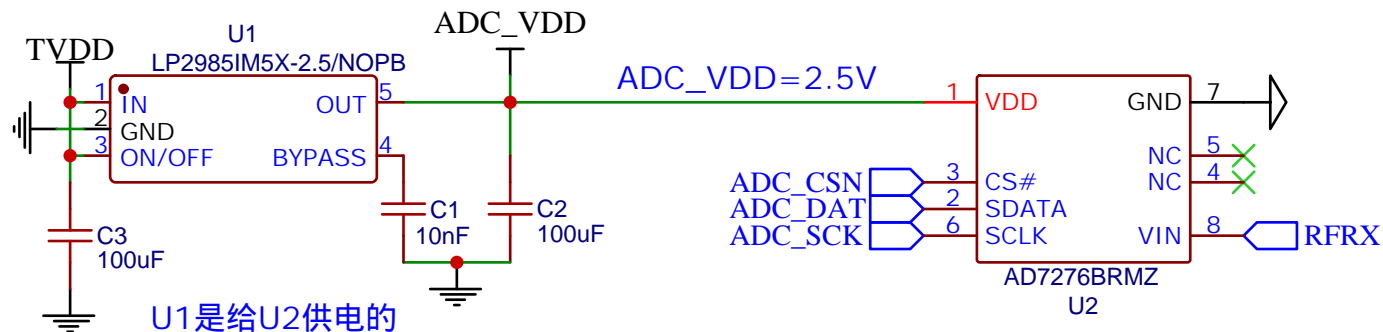
电源接口J1
输入范围：5V~9V



J2连接FPGA
这些信号的电平可以是3.3V或2.5V

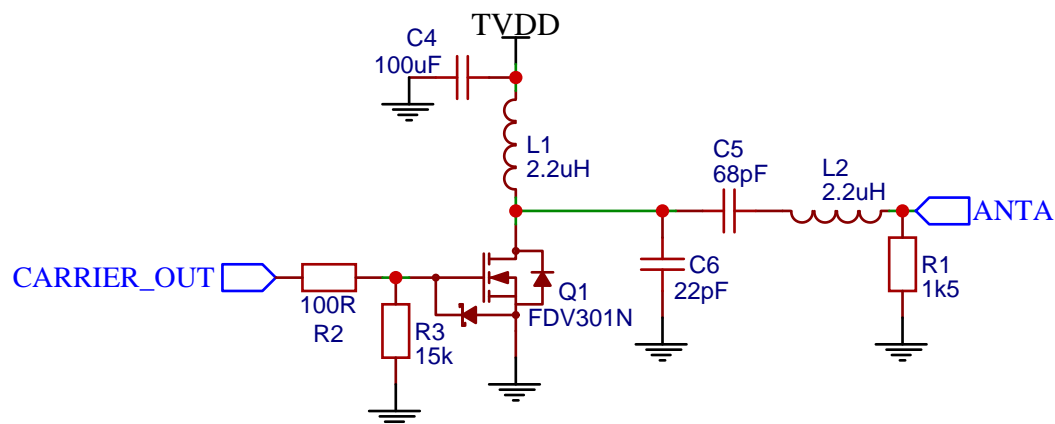


J3只是用来让示波器观察检波信号的
J3仅用于调试，可不焊接



U1是给U2供电的

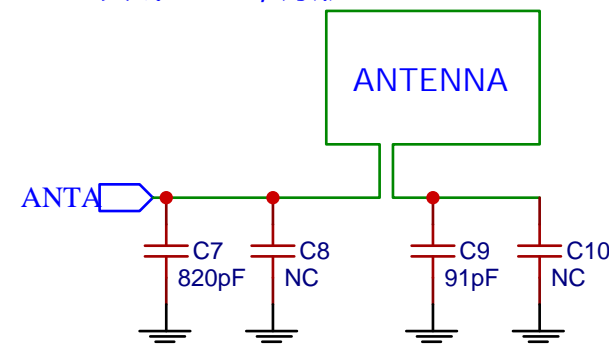
U2是用来采集检波信号的ADC，FPGA可以用ADC数据来还原PICC(卡片)发送给PCD(读卡器)的基带信号。
U2 用 2.5V 供电，理论上 ADC_CSN, ADC_DAT, ADC_SCK 连接FPGA的引脚必须是 2.5V，
但根据 AD7276B 的 datasheet，FPGA引脚也可以是 3.3V 电平



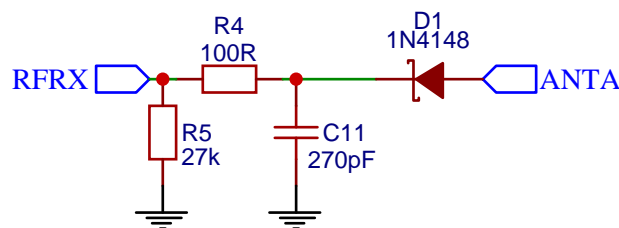
发送电路

注意：L1, L2 要焊接封装为 1210 电感（不是磁珠），元件丝印是 2R2J

天线：4匝，方形33mm*36mm左右



C8, C10 用来对电容值进行微调
用于天线调谐
(目前的C7, C9的电容值已经能产生足够的谐振，
如果要求不高，C8, C10 都不用管)



检波电路

对PICC(卡片)发送给PCD(读卡器)的信号
进行包络检波

TITLE:		REV: 1.0
RFID_NFC_ISO14443A_ISO15693_BreakoutBoard		Sheet: 1/1
Company: Your Company		
Date: 2021-11-02	Drawn By: wangxuan	