

Sistemas Digitais e Microcontrolados - Tabelas verdade MUX e DEMUX

Isadora Santos¹ and Luís Spengler²

^{1,2}Instituto Federal de Educação, Ciência e Tecnologia de Mato Grosso do Sul

<i>IN</i>			<i>OUT</i>							
<i>A</i>	<i>B</i>	<i>C</i>	<i>D0</i>	<i>D1</i>	<i>D2</i>	<i>D3</i>	<i>D4</i>	<i>D5</i>	<i>D6</i>	<i>D7</i>
0	0	0	<i>Q</i>	0	0	0	0	0	0	0
0	0	1	0	<i>Q</i>	0	0	0	0	0	0
0	1	0	0	0	<i>Q</i>	0	0	0	0	0
0	1	1	0	0	0	<i>Q</i>	0	0	0	0
1	0	0	0	0	0	0	<i>Q</i>	0	0	0
1	0	1	0	0	0	0	0	<i>Q</i>	0	0
1	1	0	0	0	0	0	0	0	<i>Q</i>	0
1	1	1	0	0	0	0	0	0	0	<i>Q</i>

<i>IN</i>			<i>OUT</i>							
<i>A</i>	<i>B</i>	<i>C</i>	<i>Y0</i>	<i>Y1</i>	<i>Y2</i>	<i>Y3</i>	<i>Y4</i>	<i>Y5</i>	<i>Y6</i>	<i>Y7</i>
0	0	0	<i>Q</i>	0	0	0	0	0	0	0
0	0	1	0	<i>Q</i>	0	0	0	0	0	0
0	1	0	0	0	<i>Q</i>	0	0	0	0	0
0	1	1	0	0	0	<i>Q</i>	0	0	0	0
1	0	0	0	0	0	0	<i>Q</i>	0	0	0
1	0	1	0	0	0	0	0	<i>Q</i>	0	0
1	1	0	0	0	0	0	0	0	<i>Q</i>	0
1	1	1	0	0	0	0	0	0	0	<i>Q</i>