



# INSTITUTO POLITÉCNICO NACIONAL

## ESCUELA SUPERIOR DE CÓMPUTO



### ----- ARQUITECTURA DE COMPUTADORAS -----

#### **Práctica:**

Memoria de datos

#### **Alumnos:**

- Huerta García Carlos
- Meza Vargas Brandon David
- Shim Kyuseop

#### **Equipo:**

9

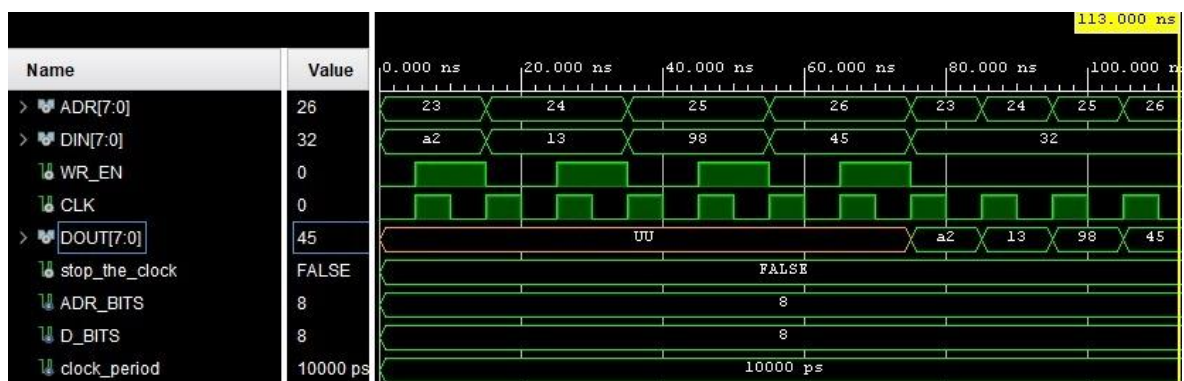
#### **Grupo:**

3CM13

#### **Profesor:**

Víctor Hugo García Ortega

## Gráfica de Simulación



## Tabla de recursos

Recurso	Usado	Disponible	Porcentaje utilizado (%)
No. de LUT's	32	63,400	0.05
No. de FF's	0	126,800	0
No. de Slices	8	15,850	0.05
No. de RAM's de un puerto	8	15,850	0.05
No. de RAM's de dos puertos	0	7,925	0

Dispositivo usado: **ARTIX-7 FPGA 7A100T**

Tiempo del retardo mayor: **3.870 ns**