. 1	-	-	_
	_		
			-

Curso: Engenharia de Computação

Disciplina: Sistemas Embarcados

Nota: ____

NOME:

Data: 09 / 12 / 2024

Avaliação P2

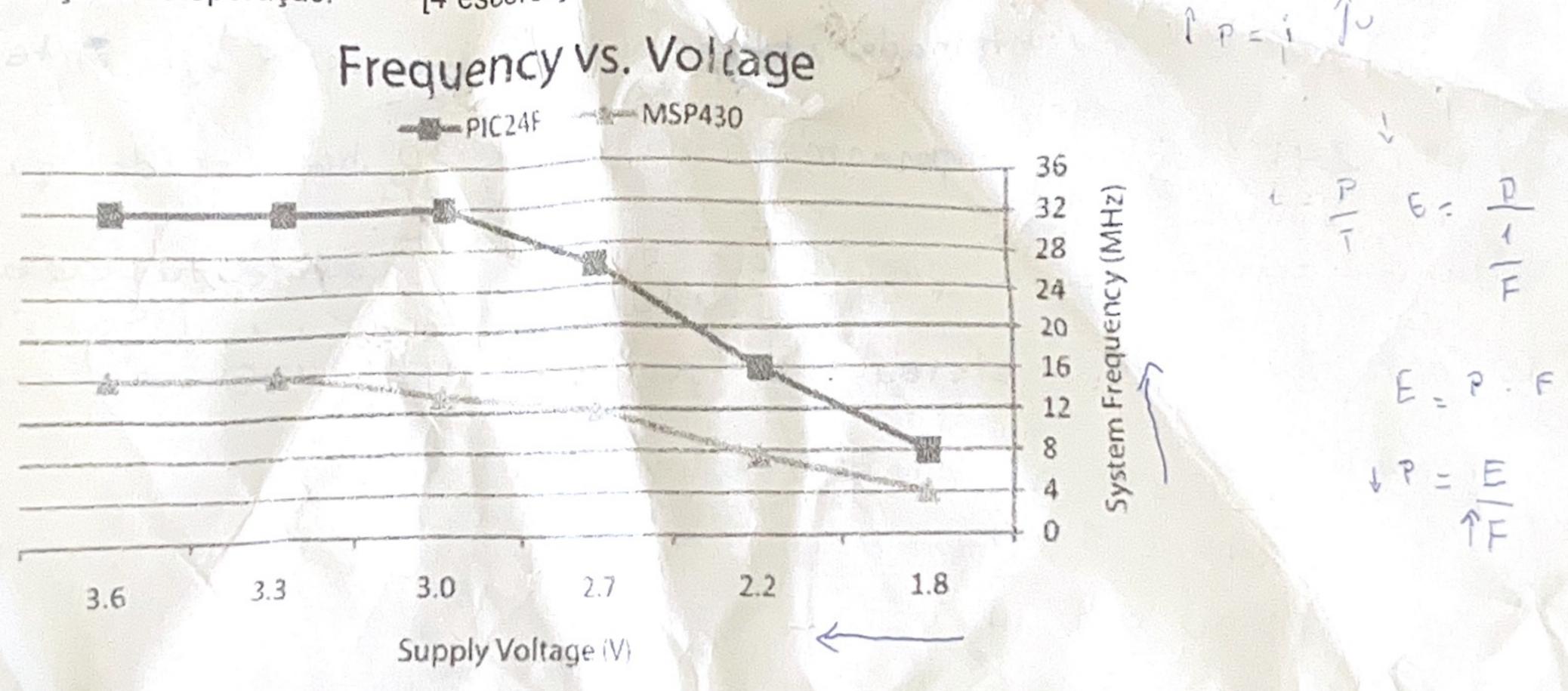
Orientações:

Não use caneta vermelha.

Não use celular ou qualquer outro equipamento eletrônico.

Responda

- a) O uso de hardware dedicado (especializado) em sistemas embarcados pode trazer diversos benefícios, mas também apresenta desafios relacionados ao tempo de projeto e desenvolvimento. Explique como o uso de hardware dedicado pode influenciar o tempo de projeto de um sistema embarcado em comparação com o uso de hardware generalista (como um microcontrolador). Como essa limitação pode ser contornada?
- b) Considere um projeto onde uma potência mínima seja o requisito mais importante. Qual dos processadores da figura abaixo seria a melhor recomendação? Suponha que as duas plataformas atendem aos demais requisitos da aplicação. Utilize dados da figura para justificar sua resposta. Indique as condições de operação. [4 escores]



- A linguagem C é amplamente utilizada no desenvolvimento de aplicações embarcadas devido à sua eficiência e controle direto sobre a memória. No entanto, seu uso pode impactar o custo do desenvolvimento de sistemas embarcados. Dê DOIS exemplos de situações em que o uso de C pode ser mais vantajoso (ou menos) economicamente em relação a outras linguagens, considerando os aspectos de custo e complexidade do projeto. Explique. [4 escores]
- d) Por que não se deve usar um amperimetro em série com a alimentação de um microcontrolador para medir o seu consumo de corrente? Explique. [4 escores]
- e) O uso de FPGAs (Field-Programmable Gate Arrais) em sistemas embarcados oferece uma grande flexibilidade e desempenho devido à sua capacidade de configurar circuitos digitais personalizados. No entanto, essa flexibilidade (em implicações no custo do projeto. Explique como o custo de desenvolvimento e de produção de um sistema embarcado pode ser afetado pelo uso de FPGAs, em comparação com o uso de microcontroladores ou processadores generalistas. [4 escores]

Tota de escores = 20

E) (Os FPGAs além da estrutura padrão de um microcostrolador, precisa Vin com um estrutura composta por mais cincuitos e mais componentes lógicos que señão programados /noprogramados pelo usuário, o que por um lado é exelente pois o usuário pode "austomizá-lo" para determina. da aplicação. Mas, por outro lador, por ser um circuito com essas funcioralidades a mais possui un custo maior, a do que se compannos com
micno controladores de propósito gera la limita de medical. Es de disenvolvimento.

executar um copro. de tarepas limitado A) Um handware especializado é geito para específico. Pontanto, difenente de handwares generalistas, que são desenvolvidos paraexicientes (pois são os compiladores que originizam os tenegas a serem executadas).

Essa limitação pode ser contonnada utilizando compiladores mais eficiêntes!

B) PIC24FX Pois, se comparanmos com o M9P430, há medida que a voltagem aumenta la prequência do PIC24º exemplementatione emples es des participation de la prequência do pre a do MSP430. Por exemplo:

No ponto em que a voltagem é ignal a 1.8 V:?

PICZHF = 8 MH3

MSP430 = 4 MH3

No ponto em que a voltagem é ignal a 2.2 v:

PJ024 = 16

M5P430 = 8

c) Em sistemas embancades, o custo le processamento é um fator relevante. Logo, é bem menors "custoso", executor uma aplicação em C do que uma mesona aplicação em outros linguagem.?...

Cé uma linguagem altamente utilizada em aplicações embarcadas, possuints várias bibliotecas com mótodos e funções destinadas para messas apicações. Utilizar essor bibliotecas, que foram desenvoltidas por especialistas e amplamente testadas, tonna o codigo mais exiciente, o que, por consequência, reduz a comptexidade do projeto? M são a masma coma