

LGT8F328P/SSOP20L封装图勘误：  
V1.0.3

更新后

PIN8 - PD5/RXD/T1/OC0B/CLK0 - PD5/RXD/T1/OC0B  
PIN11 - PB1/ICP1/OC1A/SPSS - PB1/ICP1/OC1A/CLK0/SPSS

说明：

1. 更新将PIN8上的CLK0功能移至PIN11
2. LGT8FX8P编程手册V1.0.3中引脚说明表格是正确的。

以下为更新后的SSOP20L封装图：

