コンポーネント解説

Ver 1.0.2

任天堂株式会社発行

このドキュメントの内容は、機密情報であるため、厳重な取り扱い、管理を行ってください。

目次

1	コン	/ポー:	-ネントの概要	4
			RO-SDKにおけるコンポーネント	
			即するデバイス	
			デジタルボタン	
	1.2.		サウンド回路	
	1.2.		SPIデバイス	
	1.2.	.4	リアルタイムクロック	5
	1.2	.5	ワイヤレス通信モジュール	5
		_		
2			-ネントの種類	
			ngoose	
	2.2	ichne	neumon	6
2	٦٠.	, 1	-ネントの選択	7
3	コン	//\—/	- イントの選択	1
4	コン	/ポー:	-ネントの判定	8
5	注音			c

改訂履歴

版	改訂日	改 訂 内 容	担当者
1.0.2	2005-09-01	・コンポーネントはプログラム実行中に動的に切り替えることはできない事を	照井
		概要説明に明記	
1.0.1	2005-06-09	・SND ライブラリが SDK に組み込まれたことによる記述修正	清木
		・ARM7 側プログラムの配置位置の記述を 27e0000 番地に修正	
1.0.0	2005-03-11	初版	照井
<u> </u>	Î.	l.	

1 コンポーネントの概要

1.1 NITRO-SDK におけるコンポーネント

NITRO-SDK において、コンポーネントとは「ARM7 プロセッサ(以下 ARM7)にて実行されるプログラム」を意味します。 アプリケーションは ARM9 プロセッサ(以下 ARM9)にて実行されますので、コンポーネントは主にデバイスの制御を担当します。

ARM9 と ARM7 間の FIFO を介して通信することで ARM9 はコンポーネントの動作を制御します。NITRO-SDK では各 デバイス毎にコンポーネントを制御する機能をまとめたライブラリ群を提供しておりますので、アプリケーションは直接 FIFO を介した ARM7 との通信を行う必要はありません。

NITRO-SDK では複数のコンポーネントを提供しておりますが、アプリケーションを作成する際にどれか一つを選択して頂く 必要があります。ARM7 では選択したコンポーネント1つが動作し、アプリケーション実行中に切り替えることはできません。

1.2 制御するデバイス

この節では、コンポーネントが制御するデバイスと、そのデバイスを操作するために提供されている ARM9 側のライブラリについて説明します。

1.2.1 デジタルボタン

NITRO ハードウェアでは、X ボタン、Y ボタン、開閉検知ボタンは ARM9 から直接状態を読み出すことができません。このため、これらのボタンの状態監視をコンポーネントが行います。PAD ライブラリによってこれらのボタンの状態読み出し機能が提供されています。

1.2.2 サウンド回路

NITRO ハードウェアでは、ARM9 から直接サウンド出力回路にアクセスすることができません。このため、サウンド回路の制御はコンポーネントが行います。ARM9 側のライブラリは SND ライブラリとして提供されています。

1.2.3 SPI デバイス

NITRO ハードウェアでは、ARM9 から直接 SPI デバイスにアクセスすることができません。また、複数の SPI デバイスは同時にアクセスすることができません。コンポーネントは複数 SPI デバイスへのアクセスマネジメントを行います。 SPI デバイスには、マイク、タッチパネル、パワーマネジメント IC、及び内蔵フラッシュメモリの 4 つが含まれています。マイクについては、コンポーネントが連続したサンプリングの正確な周期管理を行います。MIC ライブラリによってマイクのサンプリング機能が提供されています。

タッチパネルについては、コンポーネントが連続したサンプリングの周期管理を行います。TP ライブラリによってタッチパネルのサンプリング機能が提供されています。

パワーマネジメント IC によって実現可能なさまざまな機能は、PM ライブラリにまとめられています。

内蔵フラッシュメモリについては、読み書きする機能がコンポーネントに含まれていますが、ARM9 からこの機能を制御する API は用意されておりません。オーナー情報など一部の保存データのみ、OS ライブラリによって読み出しがサポートされています。

1.2.4 リアルタイムクロック

NITRO ハードウェアでは、リアルタイムクロックに ARM9 から直接アクセスすることができません。このため、リアルタイムクロックの制御はコンポーネントが行います。RTC ライブラリによってリアルタイムクロックを制御する機能が提供されています。

1.2.5 ワイヤレス通信モジュール

NITRO ハードウェアでは、ワイヤレス通信モジュールに ARM9 から直接アクセスすることができません。コンポーネントはワイヤレス通信モジュールの制御や通信プロトコル上必要なタイミング管理、通信相手との自動 V ブランク同期など、ワイヤレス通信に関わるあらゆる制御の根幹部分を担います。ARM9 では WM ライブラリ等によってワイヤレス通信を制御する機能が提供されています。

2 コンポーネントの種類

NITRO-SDK では、mongoose、及び ichneumon の 2 種類のコンポーネントを提供しています。NITRO-SDK 2.0 RC4 までに提供しておりました idle、及び ferret の 2 種類のコンポーネントについては NITRO-SDK 2.0 RC5 から廃止されました。以下に各コンポーネントの詳細を示します。

2.1 mongoose

[1.2]で挙げた全てのデバイスの制御を行うデフォルトのコンポーネントです。

ワイヤレス通信に関する機能の実行コードの大半がメインメモリに配置されています。このため、通信に関する処理を行う際には頻繁にメインメモリにアクセスします。ARM7 がメインメモリにアクセス中には ARM9 からのアクセス及び DMA によるアクセスは待たされますので(メインメモリへのアクセス優先権設定がデフォルトである場合)、通信頻度や通信データ量が増えれば増えるほど ARM9 がメインメモリにアクセスできる時間は減少します。接続処理時など連続した特殊な動作を行う場合には、最悪の場合数ピクチャーフレームに渡って ARM9 がほとんどメインメモリにアクセスできないことがあります。

2.2 ichneumon

[1.2]で挙げた全てのデバイスの制御を行いますが、ワイヤレス通信に関する部分が特殊なコンポーネントです。 mongoose コンポーネントとは異なり、ワイヤレス通信に関する機能の実行コードの大半が VRAM に配置されています。このことにより通信に関する処理を行った場合に ARM7 がメインメモリヘアクセスする頻度が mongoose コンポーネントと比べると大幅に少なくなります。

ichneumon コンポーネントを用いている場合には、ワイヤレス通信機能を使用するにあたって、まず VRAM-C もしくは VRAM-D の少なくとも片方を ARM7 に割り当てる必要があります。 どちらかの VRAM が ARM7 に割り当てられていない時には、VRAM に割り当てるべきプログラムのイメージがメインメモリのシステム予約領域に退避されています。 このため、ワイヤレス通信機能を使用しない時には ARM9 はこれらの VRAM を別の用途に使用することができます。

VRAM の割り当て状態を変更することでワイヤレス通信機能の有効・無効を切り換えるためのライブラリとして、無線ドライバ駆動制御(WVR)ライブラリが提供されています。

3 コンポーネントの選択

ARM9 側実行イメージ(アプリケーション)と ARM7 側実行イメージ(コンポーネント)を一つのバイナリファイルにまとめる makerom ツールに、どのコンポーネントを使用するかを指定することができます。

具体的には、makerom.exe に与える rsf ファイルの Arm7 セクションにて指定します。詳しくはリファレンスマニュアルの makerom についての説明を参照して下さい。rsf ファイルがデフォルトの状態でありコマンドラインビルド環境をお使いの場合は、アプリケーションの Makefile 内で MAKEROM_ARM7 変数にコンポーネントへのパスを明示的に設定することで使用するコンポーネントを選択することができます。何も指定されていない場合は、デフォルトで mongoose コンポーネントが採用されます。

4 コンポーネントの判定

アプリケーションにおいて実行時にコンポーネントの種類を判定する方法を示します。

1. PXI_Init 関数呼び出し後、PXI_IsArm7CallbackReady(PXI_FIFO_TAG_WVR) 呼び出しに TRUE が返された場合は ichneumon コンポーネントです。

- 2. 1.で FALSE が返された場合に、PXI_IsArm7CallbackReady(PXI_FIFO_TAG_WM) 呼び出しに TRUE が返された場合は mongoose コンポーネントです。
- 3. 2.に FALSE が返された場合は、その他のコンポーネントです。NITRO-SDK 2.0 RC4 以前に提供しておりましたコンポーネントである可能性があります。

5 注意点

コンポーネントの実行には、プログラムそのものが配置されるメモリ空間が必要です。NITRO ハードウェアには ARM7 専用 ワーク RAM が存在しますが、このワーク RAM だけではプログラムを配置するには不十分です。NITRO-SDK では ARM9ARM7 共有ワーク RAM(16KB×2)を ARM7 側に割り当ててプログラムを配置しています。この共有ワーク RAM を ARM9 側に割り当て直さないようにして下さい。

更に、このワーク RAM の割り当てだけではワイヤレス通信の制御プログラムを配置するにはまだ不十分です。NITRO-SDK ではメインメモリのシステム予約領域として確保されているメモリ空間を ARM7 側のプログラムを配置する領域として用いています。このシステム予約領域(0x027e0000~0x02800000)を別の用途に使用しないようにして下さい。なお、NITRO-SDK ではデフォルトでは ARM9 側メモリ空間の 0x027e0000 にデータ TCM が配置されます。

以上

© 2005 Nintendo

任天堂株式会社の許諾を得ることなく、本書に記載されている内容の一部あるいは全部を無断で複製・ 複写・転写・頒布・貸与することを禁じます。