

中文名称	英文名称	操作数	操作码	模数
调整加	AAA	无	0x37	无
调整除	AAD	无	0xD50A	无
调整除	AAD	数8	0xD5	无
调整乘	AAM	无	0xD40A	无
调整乘	AAM	数8	0xD4	无
调整减	AAS	无	0x3F	无
进位加	ADC	寄:累加08<=数8	0x14	无
进位加	ADC	寄:累加16<=数16	0x15	无
进位加	ADC	寄:累加32<=数32	0x15	无
进位加	ADC	寄8=>寄8	0x10	11
进位加	ADC	寄16=>寄16	0x11	11
进位加	ADC	寄32=>寄32	0x11	11
进位加	ADC	寄8<=寄8	0x12	11
进位加	ADC	寄16<=寄16	0x13	11
进位加	ADC	寄32<=寄32	0x13	11
进位加	ADC	寄8<= [寄16]	0x12	0
进位加	ADC	寄8<=[寄32]	0x12	0
进位加	ADC	寄16<=[寄16]	0x13	0
进位加	ADC	寄16<=[寄32]	0x13	0
进位加	ADC	寄32<= [寄16]	0x13	0
进位加	ADC	寄32<=[寄32]	0x13	0
进位加	ADC	寄8<= [寄16+位移8]	0x12	1
进位加	ADC	寄8<=[寄32+位移8]	0x12	1
进位加	ADC	寄16<=[寄16+位移8]	0x13	1
进位加	ADC	寄16<=[寄32+位移8]	0x13	1
进位加	ADC	寄32<= [寄16+位移8]	0x13	1
进位加	ADC	寄32<=[寄32+位移8]	0x13	1
进位加	ADC	寄8<= [寄16+位移16]	0x12	10
进位加	ADC	寄8<=[寄32+位移32]	0x12	10
进位加	ADC	寄16<=[寄16+位移16]	0x13	10
进位加	ADC	寄16<=[寄32+位移32]	0x13	10
进位加	ADC	寄32<= [寄16+位移16]	0x13	10
进位加	ADC	寄32<=[寄32+位移32]	0x13	10
进位加	ADC	寄16<=数8	0x83	11
进位加	ADC	寄32<=数8	0x83	11
进位加	ADC	寄8<=数8	0x80	11
进位加	ADC	寄16<=数16	0x81	11
进位加	ADC	寄32<=数32	0x81	11
进位加	ADC	寄8=>[寄16]	0x10	0
进位加	ADC	寄8=>[寄32]	0x10	0
进位加	ADC	寄16=>[寄16]	0x11	0

进位加	ADC	寄16=> [寄32]	0x11	0
进位加	ADC	寄32=> [寄16]	0x11	0
进位加	ADC	寄32=> [寄32]	0x11	0
进位加	ADC	寄8=>[寄16+位移8]	0x10	1
进位加	ADC	寄8=>[寄32+位移8]	0x10	1
进位加	ADC	寄16=>[寄16+位移8]	0x11	1
进位加	ADC	寄16=> [寄32+位移8]	0x11	1
进位加	ADC	寄32=> [寄16+位移8]	0x11	1
进位加	ADC	寄32=> [寄32+位移8]	0x11	1
进位加	ADC	寄8=>[寄16+位移16]	0x10	10
进位加	ADC	寄8=>[寄32+位移32]	0x10	10
进位加	ADC	寄16=>[寄16+位移16]	0x11	10
进位加	ADC	寄16=> [寄32+位移32]	0x11	10
进位加	ADC	寄32=> [寄16+位移16]	0x11	10
进位加	ADC	寄32=> [寄32+位移32]	0x11	10
进位加	ADC	8[寄16]<=数8	0x83	0
进位加	ADC	8[寄32]<=数8	0x83	0
进位加	ADC	8[寄16]<=数8	0x80	0
进位加	ADC	8[寄32]<=数8	0x80	0
进位加	ADC	16[寄16]<=数16	0x81	0
进位加	ADC	16[寄32]<=数16	0x81	0
进位加	ADC	32[寄16]<=数32	0x81	0
进位加	ADC	32[寄32]<=数32	0x81	0
进位加	ADC	8[寄16+位移8]<=数8	0x83	1
进位加	ADC	8[寄32+位移8]<=数8	0x83	1
进位加	ADC	8[寄16+位移8]<=数8	0x80	1
进位加	ADC	8[寄32+位移8]<=数8	0x80	1
进位加	ADC	16[寄16+位移8]<=数16	0x81	1
进位加	ADC	16[寄32+位移8]<=数16	0x81	1
进位加	ADC	32[寄16+位移8]<=数32	0x81	1
进位加	ADC	32[寄32+位移8]<=数32	0x81	1
进位加	ADC	8[寄16+位移16]<=数8	0x83	10
进位加	ADC	8[寄32+位移32]<=数8	0x83	10
进位加	ADC	8[寄16+位移16]<=数8	0x80	10
进位加	ADC	8[寄32+位移32]<=数8	0x80	10
进位加	ADC	16[寄16+位移16]<=数16	0x81	10
进位加	ADC	16[寄32+位移32]<=数16	0x81	10
进位加	ADC	32[寄16+位移16]<=数32	0x81	10
进位加	ADC	32[寄32+位移32]<=数32	0x81	10
加	ADD	寄:累加08<=数8	0x04	无
加	ADD	寄:累加16<=数16	0x05	无
加	ADD	寄:累加32<=数32	0x05	无

加	ADD	寄8=>寄8	0x00	11
加	ADD	寄16=>寄16	0x01	11
加	ADD	寄32=>寄32	0x01	11
加	ADD	寄8<=寄8	0x02	11
加	ADD	寄16<=寄16	0x03	11
加	ADD	寄32<=寄32	0x03	11
加	ADD	寄8<= [寄16]	0x02	0
加	ADD	寄8<=[寄32]	0x02	0
加	ADD	寄16<=[寄16]	0x03	0
加	ADD	寄16<=[寄32]	0x03	0
加	ADD	寄32<= [寄16]	0x03	0
加	ADD	寄32<=[寄32]	0x03	0
加	ADD	寄8<= [寄16+位移8]	0x02	1
加	ADD	寄8<=[寄32+位移8]	0x02	1
加	ADD	寄16<=[寄16+位移8]	0x03	1
加	ADD	寄16<=[寄32+位移8]	0x03	1
加	ADD	寄32<= [寄16+位移8]	0x03	1
加	ADD	寄32<=[寄32+位移8]	0x03	1
加	ADD	寄8<= [寄16+位移16]	0x02	10
加	ADD	寄8<=[寄32+位移32]	0x02	10
加	ADD	寄16<=[寄16+位移16]	0x03	10
加	ADD	寄16<=[寄32+位移32]	0x03	10
加	ADD	寄32<= [寄16+位移16]	0x03	10
加	ADD	寄32<=[寄32+位移32]	0x03	10
加	ADD	寄16<=数8	0x83	11
加	ADD	寄32<=数8	0x83	11
加	ADD	寄8<=数8	0x80	11
加	ADD	寄16<=数16	0x81	11
加	ADD	寄32<=数32	0x81	11
加	ADD	寄8=>[寄16]	0x00	0
加	ADD	寄8=>[寄32]	0x00	0
加	ADD	寄16=>[寄16]	0x01	0
加	ADD	寄16=> [寄32]	0x01	0
加	ADD	寄32=> [寄16]	0x01	0
加	ADD	寄32=> [寄32]	0x01	0
加	ADD	寄8=>[寄16+位移8]	0x00	1
加	ADD	寄8=>[寄32+位移8]	0x00	1
加	ADD	寄16=>[寄16+位移8]	0x01	1
加	ADD	寄16=> [寄32+位移8]	0x01	1
加	ADD	寄32=> [寄16+位移8]	0x01	1
加	ADD	寄32=> [寄32+位移8]	0x01	1
加	ADD	寄8=>[寄16+位移16]	0x00	10

加	ADD	寄8=>[寄32+位移32]	0x00	10
加	ADD	寄16=>[寄16+位移16]	0x01	10
加	ADD	寄16=> [寄32+位移32]	0x01	10
加	ADD	寄32=> [寄16+位移16]	0x01	10
加	ADD	寄32=> [寄32+位移32]	0x01	10
加	ADD	8[寄16]<=数8	0x83	0
加	ADD	8[寄32]<=数8	0x83	0
加	ADD	8[寄16]<=数8	0x80	0
加	ADD	8[寄32]<=数8	0x80	0
加	ADD	16[寄16]<=数16	0x81	0
加	ADD	16[寄32]<=数16	0x81	0
加	ADD	32[寄16]<=数32	0x81	0
加	ADD	32[寄32]<=数32	0x81	0
加	ADD	8[寄16+位移8]<=数8	0x83	1
加	ADD	8[寄32+位移8]<=数8	0x83	1
加	ADD	8[寄16+位移8]<=数8	0x80	1
加	ADD	8[寄32+位移8]<=数8	0x80	1
加	ADD	16[寄16+位移8]<=数16	0x81	1
加	ADD	16[寄32+位移8]<=数16	0x81	1
加	ADD	32[寄16+位移8]<=数32	0x81	1
加	ADD	32[寄32+位移8]<=数32	0x81	1
加	ADD	8[寄16+位移16]<=数8	0x83	10
加	ADD	8[寄32+位移32]<=数8	0x83	10
加	ADD	8[寄16+位移16]<=数8	0x80	10
加	ADD	8[寄32+位移32]<=数8	0x80	10
加	ADD	16[寄16+位移16]<=数16	0x81	10
加	ADD	16[寄32+位移32]<=数16	0x81	10
加	ADD	32[寄16+位移16]<=数32	0x81	10
加	ADD	32[寄32+位移32]<=数32	0x81	10
与	AND	寄:累加08<=数8	0x24	无
与	AND	寄:累加16<=数16	0x25	无
与	AND	寄:累加32<=数32	0x25	无
与	AND	寄8=>寄8	0x20	11
与	AND	寄16=>寄16	0x21	11
与	AND	寄32=>寄32	0x21	11
与	AND	寄8<=寄8	0x22	11
与	AND	寄16<=寄16	0x23	11
与	AND	寄32<=寄32	0x23	11
与	AND	寄8<= [寄16]	0x22	0
与	AND	寄8<=[寄32]	0x22	0
与	AND	寄16<=[寄16]	0x23	0
与	AND	寄16<=[寄32]	0x23	0

与	AND	寄32<=[寄16]	0x23	0
与	AND	寄32<=[寄32]	0x23	0
与	AND	寄8<=[寄16+位移8]	0x22	1
与	AND	寄8<=[寄32+位移8]	0x22	1
与	AND	寄16<=[寄16+位移8]	0x23	1
与	AND	寄16<=[寄32+位移8]	0x23	1
与	AND	寄32<=[寄16+位移8]	0x23	1
与	AND	寄32<=[寄32+位移8]	0x23	1
与	AND	寄8<=[寄16+位移16]	0x22	10
与	AND	寄8<=[寄32+位移32]	0x22	10
与	AND	寄16<=[寄16+位移16]	0x23	10
与	AND	寄16<=[寄32+位移32]	0x23	10
与	AND	寄32<=[寄16+位移16]	0x23	10
与	AND	寄32<=[寄32+位移32]	0x23	10
与	AND	寄16<=数8	0x23	11
与	AND	寄32<=数8	0x83	11
与	AND	寄8<=数8	0x80	11
与	AND	寄16<=数16	0x81	11
与	AND	寄32<=数32	0x81	11
与	AND	寄8=>[寄16]	0x20	0
与	AND	寄8=>[寄32]	0x20	0
与	AND	寄16=>[寄16]	0x21	0
与	AND	寄16=>[寄32]	0x21	0
与	AND	寄32=>[寄16]	0x21	0
与	AND	寄32=>[寄32]	0x21	0
与	AND	寄8=>[寄16+位移8]	0x20	1
与	AND	寄8=>[寄32+位移8]	0x20	1
与	AND	寄16=>[寄16+位移8]	0x21	1
与	AND	寄16=>[寄32+位移8]	0x21	1
与	AND	寄32=>[寄16+位移8]	0x21	1
与	AND	寄32=>[寄32+位移8]	0x21	1
与	AND	寄8=>[寄16+位移16]	0x20	10
与	AND	寄8=>[寄32+位移32]	0x20	10
与	AND	寄16=>[寄16+位移16]	0x21	10
与	AND	寄16=>[寄32+位移32]	0x21	10
与	AND	寄32=>[寄16+位移16]	0x21	10
与	AND	寄32=>[寄32+位移32]	0x21	10
与	AND	8[寄16]<=数8	0x23	0
与	AND	8[寄32]<=数8	0x83	0
与	AND	8[寄16]<=数8	0x80	0
与	AND	8[寄32]<=数8	0x80	0
与	AND	16[寄16]<=数16	0x81	0

与	AND	16[寄32]<=数16	0x81	0
与	AND	32[寄16]<=数32	0x81	0
与	AND	32[寄32]<=数32	0x81	0
与	AND	8[寄16+位移8]<=数8	0x83	1
与	AND	8[寄32+位移8]<=数8	0x83	1
与	AND	8[寄16+位移8]<=数8	0x80	1
与	AND	8[寄32+位移8]<=数8	0x80	1
与	AND	16[寄16+位移8]<=数16	0x81	1
与	AND	16[寄32+位移8]<=数16	0x81	1
与	AND	32[寄16+位移8]<=数32	0x81	1
与	AND	32[寄32+位移8]<=数32	0x81	1
与	AND	8[寄16+位移16]<=数8	0x83	10
与	AND	8[寄32+位移32]<=数8	0x83	10
与	AND	8[寄16+位移16]<=数8	0x80	10
与	AND	8[寄32+位移32]<=数8	0x80	10
与	AND	16[寄16+位移16]<=数16	0x81	10
与	AND	16[寄32+位移32]<=数16	0x81	10
与	AND	32[寄16+位移16]<=数32	0x81	10
与	AND	32[寄32+位移32]<=数32	0x81	10
调整优先级	ARPL	寄16=>寄16	0x63	11
调整优先级	ARPL	寄16=>[寄16]	0x63	0
调整优先级	ARPL	寄16=>[寄32]	0x63	0
调整优先级	ARPL	寄16=>[寄16+位移8]	0x63	1
调整优先级	ARPL	寄16=>[寄32+位移8]	0x63	1
调整优先级	ARPL	寄16=>[寄16+位移16]	0x63	10
调整优先级	ARPL	寄16=>[寄32+位移32]	0x63	10
检查数组	BOUND	寄16<=[寄16]	0x62	0
检查数组	BOUND	寄16<=[寄32]	0x62	0
检查数组	BOUND	寄32<=[寄16]	0x62	0
检查数组	BOUND	寄32<=[寄32]	0x62	0
检查数组	BOUND	寄16<=[寄16+位移8]	0x62	1
检查数组	BOUND	寄16<=[寄32+位移8]	0x62	1
检查数组	BOUND	寄32<=[寄16+位移8]	0x62	1
检查数组	BOUND	寄32<=[寄32+位移8]	0x62	1
检查数组	BOUND	寄16<=[寄16+位移16]	0x62	10
检查数组	BOUND	寄16<=[寄32+位移32]	0x62	10
检查数组	BOUND	寄32<=[寄16+位移16]	0x62	10
检查数组	BOUND	寄32<=[寄32+位移32]	0x62	10
位右扫描	BSF	寄16<=寄16	0x0FBC	11
位右扫描	BSF	寄32<=寄32	0x0FBC	11
位右扫描	BSF	寄16<=[寄16]	0x0FBC	0
位右扫描	BSF	寄16<=[寄32]	0x0FBC	0

位右扫描	BSF	寄32<=[寄16]	0x0FBC	0
位右扫描	BSF	寄32<=[寄32]	0x0FBC	0
位右扫描	BSF	寄16<=[寄16+位移8]	0x0FBC	1
位右扫描	BSF	寄16<=[寄32+位移8]	0x0FBC	1
位右扫描	BSF	寄32<=[寄16+位移8]	0x0FBC	1
位右扫描	BSF	寄32<=[寄32+位移8]	0x0FBC	1
位右扫描	BSF	寄16<=[寄16+位移16]	0x0FBC	10
位右扫描	BSF	寄16<=[寄32+位移32]	0x0FBC	10
位右扫描	BSF	寄32<=[寄16+位移16]	0x0FBC	10
位右扫描	BSF	寄32<=[寄32+位移32]	0x0FBC	10
位左扫描	BSR	寄16<=寄16	0x0FBD	11
位左扫描	BSR	寄32<=寄32	0x0FBD	11
位左扫描	BSR	寄16<=[寄16]	0x0FBD	0
位左扫描	BSR	寄16<=[寄32]	0x0FBD	0
位左扫描	BSR	寄32<=[寄16]	0x0FBD	0
位左扫描	BSR	寄32<=[寄32]	0x0FBD	0
位左扫描	BSR	寄16<=[寄16+位移8]	0x0FBD	1
位左扫描	BSR	寄16<=[寄32+位移8]	0x0FBD	1
位左扫描	BSR	寄32<=[寄16+位移8]	0x0FBD	1
位左扫描	BSR	寄32<=[寄32+位移8]	0x0FBD	1
位左扫描	BSR	寄16<=[寄16+位移16]	0x0FBD	10
位左扫描	BSR	寄16<=[寄32+位移32]	0x0FBD	10
位左扫描	BSR	寄32<=[寄16+位移16]	0x0FBD	10
位左扫描	BSR	寄32<=[寄32+位移32]	0x0FBD	10
交换字节	BSWAP	寄32	0x0FC8	90
位测试	BT	寄16<=寄16	0x0FA3	11
位测试	BT	寄32<=寄32	0x0FA3	11
位测试	BT	寄16<=数16	0x0FBA	11
位测试	BT	寄32<=数32	0x0FBA	11
位测试	BT	寄16<=[寄16]	0x0FA3	0
位测试	BT	寄16<=[寄32]	0x0FA3	0
位测试	BT	寄32<=[寄16]	0x0FA3	0
位测试	BT	寄32<=[寄32]	0x0FA3	0
位测试	BT	寄16<=[寄16+位移8]	0x0FA3	1
位测试	BT	寄16<=[寄32+位移8]	0x0FA3	1
位测试	BT	寄32<=[寄16+位移8]	0x0FA3	1
位测试	BT	寄32<=[寄32+位移8]	0x0FA3	1
位测试	BT	寄16<=[寄16+位移16]	0x0FA3	10
位测试	BT	寄16<=[寄32+位移32]	0x0FA3	10
位测试	BT	寄32<=[寄16+位移16]	0x0FA3	10
位测试	BT	寄32<=[寄32+位移32]	0x0FA3	10
位测试	BT	16[寄16]<=数16	0x0FBA	0

位测试	BT	16[寄32]<=数16	0x0FBA	0
位测试	BT	32[寄16]<=数32	0x0FBA	0
位测试	BT	32[寄32]<=数32	0x0FBA	0
位测试	BT	16[寄16+位移8]<=数16	0x0FBA	1
位测试	BT	16[寄32+位移8]<=数16	0x0FBA	1
位测试	BT	32[寄16+位移8]<=数32	0x0FBA	1
位测试	BT	32[寄32+位移8]<=数32	0x0FBA	1
位测试	BT	16[寄16+位移16]<=数16	0x0FBA	10
位测试	BT	16[寄32+位移32]<=数16	0x0FBA	10
位测试	BT	32[寄16+位移16]<=数32	0x0FBA	10
位测试	BT	32[寄32+位移32]<=数32	0x0FBA	10
位测试求反	BTC	寄16<=寄16	0x0FBB	11
位测试求反	BTC	寄32<=寄32	0x0FBB	11
位测试求反	BTC	寄16<=数16	0x0FBA	11
位测试求反	BTC	寄32<=数32	0x0FBA	11
位测试求反	BTC	寄16<=[寄16]	0x0FBB	0
位测试求反	BTC	寄16<=[寄32]	0x0FBB	0
位测试求反	BTC	寄32<=[寄16]	0x0FBB	0
位测试求反	BTC	寄32<=[寄32]	0x0FBB	0
位测试求反	BTC	寄16<=[寄16+位移8]	0x0FBB	1
位测试求反	BTC	寄16<=[寄32+位移8]	0x0FBB	1
位测试求反	BTC	寄32<=[寄16+位移8]	0x0FBB	1
位测试求反	BTC	寄32<=[寄32+位移8]	0x0FBB	1
位测试求反	BTC	寄16<=[寄16+位移16]	0x0FBB	10
位测试求反	BTC	寄16<=[寄32+位移32]	0x0FBB	10
位测试求反	BTC	寄32<=[寄16+位移16]	0x0FBB	10
位测试求反	BTC	寄32<=[寄32+位移32]	0x0FBB	10
位测试求反	BTC	16[寄16]<=数16	0x0FBA	0
位测试求反	BTC	16[寄32]<=数16	0x0FBA	0
位测试求反	BTC	32[寄16]<=数32	0x0FBA	0
位测试求反	BTC	32[寄32]<=数32	0x0FBA	0
位测试求反	BTC	16[寄16+位移8]<=数16	0x0FBA	1
位测试求反	BTC	16[寄32+位移8]<=数16	0x0FBA	1
位测试求反	BTC	32[寄16+位移8]<=数32	0x0FBA	1
位测试求反	BTC	32[寄32+位移8]<=数32	0x0FBA	1
位测试求反	BTC	16[寄16+位移16]<=数16	0x0FBA	10
位测试求反	BTC	16[寄32+位移32]<=数16	0x0FBA	10
位测试求反	BTC	32[寄16+位移16]<=数32	0x0FBA	10
位测试求反	BTC	32[寄32+位移32]<=数32	0x0FBA	10
位测试清零	BTR	寄16<=寄16	0x0FB3	11
位测试清零	BTR	寄32<=寄32	0x0FB3	11
位测试清零	BTR	寄16<=数16	0x0FBA	11

位测试清零	BTR	寄32<=数32	0x0FBA	11
位测试清零	BTR	寄16<=[寄16]	0x0FB3	0
位测试清零	BTR	寄16<=[寄32]	0x0FB3	0
位测试清零	BTR	寄32<=[寄16]	0x0FB3	0
位测试清零	BTR	寄32<=[寄32]	0x0FB3	0
位测试清零	BTR	寄16<=[寄16+位移8]	0x0FB3	1
位测试清零	BTR	寄16<=[寄32+位移8]	0x0FB3	1
位测试清零	BTR	寄32<=[寄16+位移8]	0x0FB3	1
位测试清零	BTR	寄32<=[寄32+位移8]	0x0FB3	1
位测试清零	BTR	寄16<=[寄16+位移16]	0x0FB3	10
位测试清零	BTR	寄16<=[寄32+位移32]	0x0FB3	10
位测试清零	BTR	寄32<=[寄16+位移16]	0x0FB3	10
位测试清零	BTR	寄32<=[寄32+位移32]	0x0FB3	10
位测试清零	BTR	16[寄16]<=数16	0x0FBA	0
位测试清零	BTR	16[寄32]<=数16	0x0FBA	0
位测试清零	BTR	32[寄16]<=数32	0x0FBA	0
位测试清零	BTR	32[寄32]<=数32	0x0FBA	0
位测试清零	BTR	16[寄16+位移8]<=数16	0x0FBA	1
位测试清零	BTR	16[寄32+位移8]<=数16	0x0FBA	1
位测试清零	BTR	32[寄16+位移8]<=数32	0x0FBA	1
位测试清零	BTR	32[寄32+位移8]<=数32	0x0FBA	1
位测试清零	BTR	16[寄16+位移16]<=数16	0x0FBA	10
位测试清零	BTR	16[寄32+位移32]<=数16	0x0FBA	10
位测试清零	BTR	32[寄16+位移16]<=数32	0x0FBA	10
位测试清零	BTR	32[寄32+位移32]<=数32	0x0FBA	10
位测试置一	BTS	寄16<=寄16	0x0FAB	11
位测试置一	BTS	寄32<=寄32	0x0FAB	11
位测试置一	BTS	寄16<=数16	0x0FBA	11
位测试置一	BTS	寄32<=数32	0x0FBA	11
位测试置一	BTS	寄16<=[寄16]	0x0FAB	0
位测试置一	BTS	寄16<=[寄32]	0x0FAB	0
位测试置一	BTS	寄32<=[寄16]	0x0FAB	0
位测试置一	BTS	寄32<=[寄32]	0x0FAB	0
位测试置一	BTS	寄16<=[寄16+位移8]	0x0FAB	1
位测试置一	BTS	寄16<=[寄32+位移8]	0x0FAB	1
位测试置一	BTS	寄32<=[寄16+位移8]	0x0FAB	1
位测试置一	BTS	寄32<=[寄32+位移8]	0x0FAB	1
位测试置一	BTS	寄16<=[寄16+位移16]	0x0FAB	10
位测试置一	BTS	寄16<=[寄32+位移32]	0x0FAB	10
位测试置一	BTS	寄32<=[寄16+位移16]	0x0FAB	10
位测试置一	BTS	寄32<=[寄32+位移32]	0x0FAB	10
位测试置一	BTS	16[寄16]<=数16	0x0FBA	0

位测试置一	BTS	16[寄32]<=数16	0x0FBA	0
位测试置一	BTS	32[寄16]<=数32	0x0FBA	0
位测试置一	BTS	32[寄32]<=数32	0x0FBA	0
位测试置一	BTS	16[寄16+位移8]<=数16	0x0FBA	1
位测试置一	BTS	16[寄32+位移8]<=数16	0x0FBA	1
位测试置一	BTS	32[寄16+位移8]<=数32	0x0FBA	1
位测试置一	BTS	32[寄32+位移8]<=数32	0x0FBA	1
位测试置一	BTS	16[寄16+位移16]<=数16	0x0FBA	10
位测试置一	BTS	16[寄32+位移32]<=数16	0x0FBA	10
位测试置一	BTS	32[寄16+位移16]<=数32	0x0FBA	10
位测试置一	BTS	32[寄32+位移32]<=数32	0x0FBA	10
过程调用	CALL	寄16	0xFF	11
过程调用	CALL	寄32	0xFF	11
过程调用	CALL	16[寄16]	0xFF	0
过程调用	CALL	32[寄16]	0xFF	0
过程调用	CALL	16[寄32]	0xFF	0
过程调用	CALL	32[寄32]	0xFF	0
过程调用	CALL	16[寄16+位移8]	0xFF	1
过程调用	CALL	32[寄16+位移8]	0xFF	1
过程调用	CALL	16[寄32+位移8]	0xFF	1
过程调用	CALL	32[寄32+位移8]	0xFF	1
过程调用	CALL	16[寄16+位移16]	0xFF	10
过程调用	CALL	32[寄16+位移16]	0xFF	10
过程调用	CALL	16[寄32+位移32]	0xFF	10
过程调用	CALL	32[寄32+位移32]	0xFF	10
过程调用	CALL	近 16[寄16]	0xFF	0
过程调用	CALL	近 32[寄16]	0xFF	0
过程调用	CALL	近 16[寄32]	0xFF	0
过程调用	CALL	近 32[寄32]	0xFF	0
过程调用	CALL	近 16[寄16+位移8]	0xFF	1
过程调用	CALL	近 32[寄16+位移8]	0xFF	1
过程调用	CALL	近 16[寄32+位移8]	0xFF	1
过程调用	CALL	近 32[寄32+位移8]	0xFF	1
过程调用	CALL	近 16[寄16+位移16]	0xFF	10
过程调用	CALL	近 32[寄16+位移16]	0xFF	10
过程调用	CALL	近 16[寄32+位移32]	0xFF	10
过程调用	CALL	近 32[寄32+位移32]	0xFF	10
过程调用	CALL	远 16[寄16]	0xFF	0
过程调用	CALL	远 32[寄16]	0xFF	0
过程调用	CALL	远 16[寄32]	0xFF	0
过程调用	CALL	远 32[寄32]	0xFF	0
过程调用	CALL	远 16[寄16+位移8]	0xFF	1

过程调用	CALL	远 32[寄16+位移8]	0xFF	1
过程调用	CALL	远 16[寄32+位移8]	0xFF	1
过程调用	CALL	远 32[寄32+位移8]	0xFF	1
过程调用	CALL	远 16[寄16+位移16]	0xFF	10
过程调用	CALL	远 32[寄16+位移16]	0xFF	10
过程调用	CALL	远 16[寄32+位移32]	0xFF	10
过程调用	CALL	远 32[寄32+位移32]	0xFF	10
过程调用	CALL	位移16	0xE8	无
过程调用	CALL	位移32	0xE8	无
过程调用	CALL	近 位移16	0xE8	无
过程调用	CALL	近 位移32	0xE8	无
过程调用	CALL	远 (数段址:)偏移16	0x9A	无
过程调用	CALL	远 (数段址:)偏移32	0x9A	无
过程调用	CALL	数段址: 偏移16	0x9A	无
过程调用	CALL	数段址: 偏移32	0x9A	无
转换字节	CBW	无	0x98	无
转换双字	CDQ	无	0x99	无
进位清零	CLC	无	0xF8	无
方向清零	CLD	无	0xFC	无
中断清零	CLI	无	0xFA	无
任务清除	CLTS	无	0x0F06	无
进位求反	CMC	无	0xF5	无
溢出传送	CMOVO	寄16<=寄16	0x0F40	11
溢出传送	CMOVO	寄32<=寄32	0x0F40	11
溢出传送	CMOVO	寄16<=[寄16]	0x0F40	0
溢出传送	CMOVO	寄16<=[寄32]	0x0F40	0
溢出传送	CMOVO	寄32<=[寄16]	0x0F40	0
溢出传送	CMOVO	寄32<=[寄32]	0x0F40	0
溢出传送	CMOVO	寄16<=[寄16+位移8]	0x0F40	1
溢出传送	CMOVO	寄16<=[寄32+位移8]	0x0F40	1
溢出传送	CMOVO	寄32<=[寄16+位移8]	0x0F40	1
溢出传送	CMOVO	寄32<=[寄32+位移8]	0x0F40	1
溢出传送	CMOVO	寄16<=[寄16+位移16]	0x0F40	10
溢出传送	CMOVO	寄16<=[寄32+位移32]	0x0F40	10
溢出传送	CMOVO	寄32<=[寄16+位移16]	0x0F40	10
溢出传送	CMOVO	寄32<=[寄32+位移32]	0x0F40	10
不溢出传送	CMOVNO	寄16<=寄16	0x0F41	11
不溢出传送	CMOVNO	寄32<=寄32	0x0F41	11
不溢出传送	CMOVNO	寄16<=[寄16]	0x0F41	0
不溢出传送	CMOVNO	寄16<=[寄32]	0x0F41	0
不溢出传送	CMOVNO	寄32<=[寄16]	0x0F41	0
不溢出传送	CMOVNO	寄32<=[寄32]	0x0F41	0

不溢出传送	CMOVNO	寄16<=[寄16+位移8]	0x0F41	1
不溢出传送	CMOVNO	寄16<=[寄32+位移8]	0x0F41	1
不溢出传送	CMOVNO	寄32<=[寄16+位移8]	0x0F41	1
不溢出传送	CMOVNO	寄32<=[寄32+位移8]	0x0F41	1
不溢出传送	CMOVNO	寄16<=[寄16+位移16]	0x0F41	10
不溢出传送	CMOVNO	寄16<=[寄32+位移32]	0x0F41	10
不溢出传送	CMOVNO	寄32<=[寄16+位移16]	0x0F41	10
不溢出传送	CMOVNO	寄32<=[寄32+位移32]	0x0F41	10
低于传送	CMOVB	寄16<=寄16	0x0F42	11
低于传送	CMOVB	寄32<=寄32	0x0F42	11
低于传送	CMOVB	寄16<=[寄16]	0x0F42	0
低于传送	CMOVB	寄16<=[寄32]	0x0F42	0
低于传送	CMOVB	寄32<=[寄16]	0x0F42	0
低于传送	CMOVB	寄32<=[寄32]	0x0F42	0
低于传送	CMOVB	寄16<=[寄16+位移8]	0x0F42	1
低于传送	CMOVB	寄16<=[寄32+位移8]	0x0F42	1
低于传送	CMOVB	寄32<=[寄16+位移8]	0x0F42	1
低于传送	CMOVB	寄32<=[寄32+位移8]	0x0F42	1
低于传送	CMOVB	寄16<=[寄16+位移16]	0x0F42	10
低于传送	CMOVB	寄16<=[寄32+位移32]	0x0F42	10
低于传送	CMOVB	寄32<=[寄16+位移16]	0x0F42	10
低于传送	CMOVB	寄32<=[寄32+位移32]	0x0F42	10
不低于传送	CMOVNB	寄16<=寄16	0x0F43	11
不低于传送	CMOVNB	寄32<=寄32	0x0F43	11
不低于传送	CMOVNB	寄16<=[寄16]	0x0F43	0
不低于传送	CMOVNB	寄16<=[寄32]	0x0F43	0
不低于传送	CMOVNB	寄32<=[寄16]	0x0F43	0
不低于传送	CMOVNB	寄32<=[寄32]	0x0F43	0
不低于传送	CMOVNB	寄16<=[寄16+位移8]	0x0F43	1
不低于传送	CMOVNB	寄16<=[寄32+位移8]	0x0F43	1
不低于传送	CMOVNB	寄32<=[寄16+位移8]	0x0F43	1
不低于传送	CMOVNB	寄32<=[寄32+位移8]	0x0F43	1
不低于传送	CMOVNB	寄16<=[寄16+位移16]	0x0F43	10
不低于传送	CMOVNB	寄16<=[寄32+位移32]	0x0F43	10
不低于传送	CMOVNB	寄32<=[寄16+位移16]	0x0F43	10
不低于传送	CMOVNB	寄32<=[寄32+位移32]	0x0F43	10
相等传送	CMOVE	寄16<=寄16	0x0F44	11
相等传送	CMOVE	寄32<=寄32	0x0F44	11
相等传送	CMOVE	寄16<=[寄16]	0x0F44	0
相等传送	CMOVE	寄16<=[寄32]	0x0F44	0
相等传送	CMOVE	寄32<=[寄16]	0x0F44	0
相等传送	CMOVE	寄32<=[寄32]	0x0F44	0

相等传送	CMOVE	寄16<=[寄16+位移8]	0x0F44	1
相等传送	CMOVE	寄16<=[寄32+位移8]	0x0F44	1
相等传送	CMOVE	寄32<=[寄16+位移8]	0x0F44	1
相等传送	CMOVE	寄32<=[寄32+位移8]	0x0F44	1
相等传送	CMOVE	寄16<=[寄16+位移16]	0x0F44	10
相等传送	CMOVE	寄16<=[寄32+位移32]	0x0F44	10
相等传送	CMOVE	寄32<=[寄16+位移16]	0x0F44	10
相等传送	CMOVE	寄32<=[寄32+位移32]	0x0F44	10
不等传送	CMOVNE	寄16<=寄16	0x0F45	11
不等传送	CMOVNE	寄32<=寄32	0x0F45	11
不等传送	CMOVNE	寄16<=[寄16]	0x0F45	0
不等传送	CMOVNE	寄16<=[寄32]	0x0F45	0
不等传送	CMOVNE	寄32<=[寄16]	0x0F45	0
不等传送	CMOVNE	寄32<=[寄32]	0x0F45	0
不等传送	CMOVNE	寄16<=[寄16+位移8]	0x0F45	1
不等传送	CMOVNE	寄16<=[寄32+位移8]	0x0F45	1
不等传送	CMOVNE	寄32<=[寄16+位移8]	0x0F45	1
不等传送	CMOVNE	寄32<=[寄32+位移8]	0x0F45	1
不等传送	CMOVNE	寄16<=[寄16+位移16]	0x0F45	10
不等传送	CMOVNE	寄16<=[寄32+位移32]	0x0F45	10
不等传送	CMOVNE	寄32<=[寄16+位移16]	0x0F45	10
不等传送	CMOVNE	寄32<=[寄32+位移32]	0x0F45	10
不高于传送	CMOVNA	寄16<=寄16	0x0F46	11
不高于传送	CMOVNA	寄32<=寄32	0x0F46	11
不高于传送	CMOVNA	寄16<=[寄16]	0x0F46	0
不高于传送	CMOVNA	寄16<=[寄32]	0x0F46	0
不高于传送	CMOVNA	寄32<=[寄16]	0x0F46	0
不高于传送	CMOVNA	寄32<=[寄32]	0x0F46	0
不高于传送	CMOVNA	寄16<=[寄16+位移8]	0x0F46	1
不高于传送	CMOVNA	寄16<=[寄32+位移8]	0x0F46	1
不高于传送	CMOVNA	寄32<=[寄16+位移8]	0x0F46	1
不高于传送	CMOVNA	寄32<=[寄32+位移8]	0x0F46	1
不高于传送	CMOVNA	寄16<=[寄16+位移16]	0x0F46	10
不高于传送	CMOVNA	寄16<=[寄32+位移32]	0x0F46	10
不高于传送	CMOVNA	寄32<=[寄16+位移16]	0x0F46	10
不高于传送	CMOVNA	寄32<=[寄32+位移32]	0x0F46	10
高于传送	CMOVA	寄16<=寄16	0x0F47	11
高于传送	CMOVA	寄32<=寄32	0x0F47	11
高于传送	CMOVA	寄16<=[寄16]	0x0F47	0
高于传送	CMOVA	寄16<=[寄32]	0x0F47	0
高于传送	CMOVA	寄32<=[寄16]	0x0F47	0
高于传送	CMOVA	寄32<=[寄32]	0x0F47	0

高于传送	CMOVA	寄16<=[寄16+位移8]	0x0F47	1
高于传送	CMOVA	寄16<=[寄32+位移8]	0x0F47	1
高于传送	CMOVA	寄32<=[寄16+位移8]	0x0F47	1
高于传送	CMOVA	寄32<=[寄32+位移8]	0x0F47	1
高于传送	CMOVA	寄16<=[寄16+位移16]	0x0F47	10
高于传送	CMOVA	寄16<=[寄32+位移32]	0x0F47	10
高于传送	CMOVA	寄32<=[寄16+位移16]	0x0F47	10
高于传送	CMOVA	寄32<=[寄32+位移32]	0x0F47	10
负号传送	CMOVS	寄16<=寄16	0x0F48	11
负号传送	CMOVS	寄32<=寄32	0x0F48	11
负号传送	CMOVS	寄16<=[寄16]	0x0F48	0
负号传送	CMOVS	寄16<=[寄32]	0x0F48	0
负号传送	CMOVS	寄32<=[寄16]	0x0F48	0
负号传送	CMOVS	寄32<=[寄32]	0x0F48	0
负号传送	CMOVS	寄16<=[寄16+位移8]	0x0F48	1
负号传送	CMOVS	寄16<=[寄32+位移8]	0x0F48	1
负号传送	CMOVS	寄32<=[寄16+位移8]	0x0F48	1
负号传送	CMOVS	寄32<=[寄32+位移8]	0x0F48	1
负号传送	CMOVS	寄16<=[寄16+位移16]	0x0F48	10
负号传送	CMOVS	寄16<=[寄32+位移32]	0x0F48	10
负号传送	CMOVS	寄32<=[寄16+位移16]	0x0F48	10
负号传送	CMOVS	寄32<=[寄32+位移32]	0x0F48	10
非负传送	CMOVNS	寄16<=寄16	0x0F49	11
非负传送	CMOVNS	寄32<=寄32	0x0F49	11
非负传送	CMOVNS	寄16<=[寄16]	0x0F49	0
非负传送	CMOVNS	寄16<=[寄32]	0x0F49	0
非负传送	CMOVNS	寄32<=[寄16]	0x0F49	0
非负传送	CMOVNS	寄32<=[寄32]	0x0F49	0
非负传送	CMOVNS	寄16<=[寄16+位移8]	0x0F49	1
非负传送	CMOVNS	寄16<=[寄32+位移8]	0x0F49	1
非负传送	CMOVNS	寄32<=[寄16+位移8]	0x0F49	1
非负传送	CMOVNS	寄32<=[寄32+位移8]	0x0F49	1
非负传送	CMOVNS	寄16<=[寄16+位移16]	0x0F49	10
非负传送	CMOVNS	寄16<=[寄32+位移32]	0x0F49	10
非负传送	CMOVNS	寄32<=[寄16+位移16]	0x0F49	10
非负传送	CMOVNS	寄32<=[寄32+位移32]	0x0F49	10
奇偶传送	CMOVP	寄16<=寄16	0x0F4A	11
奇偶传送	CMOVP	寄32<=寄32	0x0F4A	11
奇偶传送	CMOVP	寄16<=[寄16]	0x0F4A	0
奇偶传送	CMOVP	寄16<=[寄32]	0x0F4A	0
奇偶传送	CMOVP	寄32<=[寄16]	0x0F4A	0
奇偶传送	CMOVP	寄32<=[寄32]	0x0F4A	0

奇偶传送	CMOVP	寄16<=[寄16+位移8]	0x0F4A	1
奇偶传送	CMOVP	寄16<=[寄32+位移8]	0x0F4A	1
奇偶传送	CMOVP	寄32<=[寄16+位移8]	0x0F4A	1
奇偶传送	CMOVP	寄32<=[寄32+位移8]	0x0F4A	1
奇偶传送	CMOVP	寄16<=[寄16+位移16]	0x0F4A	10
奇偶传送	CMOVP	寄16<=[寄32+位移32]	0x0F4A	10
奇偶传送	CMOVP	寄32<=[寄16+位移16]	0x0F4A	10
奇偶传送	CMOVP	寄32<=[寄32+位移32]	0x0F4A	10
非奇偶传送	CMOVNP	寄16<=寄16	0x0F4B	11
非奇偶传送	CMOVNP	寄32<=寄32	0x0F4B	11
非奇偶传送	CMOVNP	寄16<=[寄16]	0x0F4B	0
非奇偶传送	CMOVNP	寄16<=[寄32]	0x0F4B	0
非奇偶传送	CMOVNP	寄32<=[寄16]	0x0F4B	0
非奇偶传送	CMOVNP	寄32<=[寄32]	0x0F4B	0
非奇偶传送	CMOVNP	寄16<=[寄16+位移8]	0x0F4B	1
非奇偶传送	CMOVNP	寄16<=[寄32+位移8]	0x0F4B	1
非奇偶传送	CMOVNP	寄32<=[寄16+位移8]	0x0F4B	1
非奇偶传送	CMOVNP	寄32<=[寄32+位移8]	0x0F4B	1
非奇偶传送	CMOVNP	寄16<=[寄16+位移16]	0x0F4B	10
非奇偶传送	CMOVNP	寄16<=[寄32+位移32]	0x0F4B	10
非奇偶传送	CMOVNP	寄32<=[寄16+位移16]	0x0F4B	10
非奇偶传送	CMOVNP	寄32<=[寄32+位移32]	0x0F4B	10
小于传送	CMOVL	寄16<=寄16	0x0F4C	11
小于传送	CMOVL	寄32<=寄32	0x0F4C	11
小于传送	CMOVL	寄16<=[寄16]	0x0F4C	0
小于传送	CMOVL	寄16<=[寄32]	0x0F4C	0
小于传送	CMOVL	寄32<=[寄16]	0x0F4C	0
小于传送	CMOVL	寄32<=[寄32]	0x0F4C	0
小于传送	CMOVL	寄16<=[寄16+位移8]	0x0F4C	1
小于传送	CMOVL	寄16<=[寄32+位移8]	0x0F4C	1
小于传送	CMOVL	寄32<=[寄16+位移8]	0x0F4C	1
小于传送	CMOVL	寄32<=[寄32+位移8]	0x0F4C	1
小于传送	CMOVL	寄16<=[寄16+位移16]	0x0F4C	10
小于传送	CMOVL	寄16<=[寄32+位移32]	0x0F4C	10
小于传送	CMOVL	寄32<=[寄16+位移16]	0x0F4C	10
小于传送	CMOVL	寄32<=[寄32+位移32]	0x0F4C	10
不小于传送	CMOVNL	寄16<=寄16	0x0F4D	11
不小于传送	CMOVNL	寄32<=寄32	0x0F4D	11
不小于传送	CMOVNL	寄16<=[寄16]	0x0F4D	0
不小于传送	CMOVNL	寄16<=[寄32]	0x0F4D	0
不小于传送	CMOVNL	寄32<=[寄16]	0x0F4D	0
不小于传送	CMOVNL	寄32<=[寄32]	0x0F4D	0

不小于传送	CMOVNL	寄16<=[寄16+位移8]	0x0F4D	1
不小于传送	CMOVNL	寄16<=[寄32+位移8]	0x0F4D	1
不小于传送	CMOVNL	寄32<=[寄16+位移8]	0x0F4D	1
不小于传送	CMOVNL	寄32<=[寄32+位移8]	0x0F4D	1
不小于传送	CMOVNL	寄16<=[寄16+位移16]	0x0F4D	10
不小于传送	CMOVNL	寄16<=[寄32+位移32]	0x0F4D	10
不小于传送	CMOVNL	寄32<=[寄16+位移16]	0x0F4D	10
不小于传送	CMOVNL	寄32<=[寄32+位移32]	0x0F4D	10
不大于传送	CMOVNG	寄16<=寄16	0x0F4E	11
不大于传送	CMOVNG	寄32<=寄32	0x0F4E	11
不大于传送	CMOVNG	寄16<=[寄16]	0x0F4E	0
不大于传送	CMOVNG	寄16<=[寄32]	0x0F4E	0
不大于传送	CMOVNG	寄32<=[寄16]	0x0F4E	0
不大于传送	CMOVNG	寄32<=[寄32]	0x0F4E	0
不大于传送	CMOVNG	寄16<=[寄16+位移8]	0x0F4E	1
不大于传送	CMOVNG	寄16<=[寄32+位移8]	0x0F4E	1
不大于传送	CMOVNG	寄32<=[寄16+位移8]	0x0F4E	1
不大于传送	CMOVNG	寄32<=[寄32+位移8]	0x0F4E	1
不大于传送	CMOVNG	寄16<=[寄16+位移16]	0x0F4E	10
不大于传送	CMOVNG	寄16<=[寄32+位移32]	0x0F4E	10
不大于传送	CMOVNG	寄32<=[寄16+位移16]	0x0F4E	10
不大于传送	CMOVNG	寄32<=[寄32+位移32]	0x0F4E	10
大于传送	CMOVG	寄16<=寄16	0x0F4F	11
大于传送	CMOVG	寄32<=寄32	0x0F4F	11
大于传送	CMOVG	寄16<=[寄16]	0x0F4F	0
大于传送	CMOVG	寄16<=[寄32]	0x0F4F	0
大于传送	CMOVG	寄32<=[寄16]	0x0F4F	0
大于传送	CMOVG	寄32<=[寄32]	0x0F4F	0
大于传送	CMOVG	寄16<=[寄16+位移8]	0x0F4F	1
大于传送	CMOVG	寄16<=[寄32+位移8]	0x0F4F	1
大于传送	CMOVG	寄32<=[寄16+位移8]	0x0F4F	1
大于传送	CMOVG	寄32<=[寄32+位移8]	0x0F4F	1
大于传送	CMOVG	寄16<=[寄16+位移16]	0x0F4F	10
大于传送	CMOVG	寄16<=[寄32+位移32]	0x0F4F	10
大于传送	CMOVG	寄32<=[寄16+位移16]	0x0F4F	10
大于传送	CMOVG	寄32<=[寄32+位移32]	0x0F4F	10
比较	CMP	寄:累加08<=数8	0x3C	无
比较	CMP	寄:累加16<=数16	0x3D	无
比较	CMP	寄:累加32<=数32	0x3D	无
比较	CMP	寄8=>寄8	0x38	11
比较	CMP	寄16=>寄16	0x39	11
比较	CMP	寄32=>寄32	0x39	11

比较	CMP	寄8<=寄8	0x3A	11
比较	CMP	寄16<=寄16	0x3B	11
比较	CMP	寄32<=寄32	0x3B	11
比较	CMP	寄8<=8[寄16]	0x3A	0
比较	CMP	寄8<=8[寄32]	0x3A	0
比较	CMP	寄16<=16[寄16]	0x3B	0
比较	CMP	寄16<=16[寄32]	0x3B	0
比较	CMP	寄32<=32[寄16]	0x3B	0
比较	CMP	寄32<=32[寄32]	0x3B	0
比较	CMP	寄8<=8[寄16+位移8]	0x3A	1
比较	CMP	寄8<=8[寄32+位移8]	0x3A	1
比较	CMP	寄16<=16[寄16+位移8]	0x3B	1
比较	CMP	寄16<=16[寄32+位移8]	0x3B	1
比较	CMP	寄32<=32[寄16+位移8]	0x3B	1
比较	CMP	寄32<=32[寄32+位移8]	0x3B	1
比较	CMP	寄8<=8[寄16+位移16]	0x3A	10
比较	CMP	寄8<=8[寄32+位移32]	0x3A	10
比较	CMP	寄16<=16[寄16+位移16]	0x3B	10
比较	CMP	寄16<=16[寄32+位移32]	0x3B	10
比较	CMP	寄32<=32[寄16+位移16]	0x3B	10
比较	CMP	寄32<=32[寄32+位移32]	0x3B	10
比较	CMP	寄16<=数8	0x83	11
比较	CMP	寄32<=数8	0x83	11
比较	CMP	寄8<=数8	0x80	11
比较	CMP	寄16<=数16	0x81	11
比较	CMP	寄32<=数32	0x81	11
比较	CMP	寄8=>[寄16]	0x38	0
比较	CMP	寄8=>[寄32]	0x38	0
比较	CMP	寄16=>[寄16]	0x39	0
比较	CMP	寄16=> [寄32]	0x39	0
比较	CMP	寄32=> [寄16]	0x39	0
比较	CMP	寄32=> [寄32]	0x39	0
比较	CMP	寄8=>[寄16+位移8]	0x38	1
比较	CMP	寄8=>[寄32+位移8]	0x38	1
比较	CMP	寄16=>[寄16+位移8]	0x39	1
比较	CMP	寄16=> [寄32+位移8]	0x39	1
比较	CMP	寄32=> [寄16+位移8]	0x39	1
比较	CMP	寄32=> [寄32+位移8]	0x39	1
比较	CMP	寄8=>[寄16+位移16]	0x38	10
比较	CMP	寄8=>[寄32+位移32]	0x38	10
比较	CMP	寄16=>[寄16+位移16]	0x39	10
比较	CMP	寄16=> [寄32+位移32]	0x39	10

比较	CMP	寄32=>[寄16+位移16]	0x39	10
比较	CMP	寄32=>[寄32+位移32]	0x39	10
比较	CMP	8[寄16]<=数8	0x83	0
比较	CMP	8[寄32]<=数8	0x83	0
比较	CMP	8[寄16]<=数8	0x80	0
比较	CMP	8[寄32]<=数8	0x80	0
比较	CMP	16[寄16]<=数16	0x81	0
比较	CMP	16[寄32]<=数16	0x81	0
比较	CMP	32[寄16]<=数32	0x81	0
比较	CMP	32[寄32]<=数32	0x81	0
比较	CMP	8[寄16+位移8]<=数8	0x83	1
比较	CMP	8[寄32+位移8]<=数8	0x83	1
比较	CMP	8[寄16+位移8]<=数8	0x80	1
比较	CMP	8[寄32+位移8]<=数8	0x80	1
比较	CMP	16[寄16+位移8]<=数16	0x81	1
比较	CMP	16[寄32+位移8]<=数16	0x81	1
比较	CMP	32[寄16+位移8]<=数32	0x81	1
比较	CMP	32[寄32+位移8]<=数32	0x81	1
比较	CMP	8[寄16+位移16]<=数8	0x83	10
比较	CMP	8[寄32+位移32]<=数8	0x83	10
比较	CMP	8[寄16+位移16]<=数8	0x80	10
比较	CMP	8[寄32+位移32]<=数8	0x80	10
比较	CMP	16[寄16+位移16]<=数16	0x81	10
比较	CMP	16[寄32+位移32]<=数16	0x81	10
比较	CMP	32[寄16+位移16]<=数32	0x81	10
比较	CMP	32[寄32+位移32]<=数32	0x81	10
比较字节串	CMPSB	无	0xA6	无
比较字串	CMPSW	无	0xA7	无
比较双字串	CMPSD	无	0xA7	无
比较交换	CMPXCHG	寄8=>寄8	0x0FB0	11
比较交换	CMPXCHG	寄16=>寄16	0x0FB1	11
比较交换	CMPXCHG	寄32=>寄32	0x0FB1	11
比较交换	CMPXCHG	寄8=>[寄16]	0x0FB0	0
比较交换	CMPXCHG	寄8=>[寄32]	0x0FB0	0
比较交换	CMPXCHG	寄16=>[寄16]	0x0FB1	0
比较交换	CMPXCHG	寄16=>[寄32]	0x0FB1	0
比较交换	CMPXCHG	寄32=>[寄16]	0x0FB1	0
比较交换	CMPXCHG	寄32=>[寄32]	0x0FB1	0
比较交换	CMPXCHG	寄8=>[寄16+位移8]	0x0FB0	1
比较交换	CMPXCHG	寄8=>[寄32+位移8]	0x0FB0	1
比较交换	CMPXCHG	寄16=>[寄16+位移8]	0x0FB1	1
比较交换	CMPXCHG	寄16=>[寄32+位移8]	0x0FB1	1

比较交换	CMPXCHG	寄32=>[寄16+位移8]	0x0FB1	1
比较交换	CMPXCHG	寄32=>[寄32+位移8]	0x0FB1	1
比较交换	CMPXCHG	寄8=>[寄16+位移16]	0x0FB0	10
比较交换	CMPXCHG	寄8=>[寄32+位移32]	0x0FB0	10
比较交换	CMPXCHG	寄16=>[寄16+位移16]	0x0FB1	10
比较交换	CMPXCHG	寄16=>[寄32+位移32]	0x0FB1	10
比较交换	CMPXCHG	寄32=>[寄16+位移16]	0x0FB1	10
比较交换	CMPXCHG	寄32=>[寄32+位移32]	0x0FB1	10
比较交换486	CMPXCHG48	寄8=>寄8	0x0FA6	11
比较交换486	CMPXCHG48	寄16=>寄16	0x0FA7	11
比较交换486	CMPXCHG48	寄32=>寄32	0x0FA7	11
比较交换486	CMPXCHG48	寄8=>[寄16]	0x0FA6	0
比较交换486	CMPXCHG48	寄8=>[寄32]	0x0FA6	0
比较交换486	CMPXCHG48	寄16=>[寄16]	0x0FA7	0
比较交换486	CMPXCHG48	寄16=>[寄32]	0x0FA7	0
比较交换486	CMPXCHG48	寄32=>[寄16]	0x0FA7	0
比较交换486	CMPXCHG48	寄32=>[寄32]	0x0FA7	0
比较交换486	CMPXCHG48	寄8=>[寄16+位移8]	0x0FA6	1
比较交换486	CMPXCHG48	寄8=>[寄32+位移8]	0x0FA6	1
比较交换486	CMPXCHG48	寄16=>[寄16+位移8]	0x0FA7	1
比较交换486	CMPXCHG48	寄16=>[寄32+位移8]	0x0FA7	1
比较交换486	CMPXCHG48	寄32=>[寄16+位移8]	0x0FA7	1
比较交换486	CMPXCHG48	寄32=>[寄32+位移8]	0x0FA7	1
比较交换486	CMPXCHG48	寄8=>[寄16+位移16]	0x0FA6	10
比较交换486	CMPXCHG48	寄8=>[寄32+位移32]	0x0FA6	10
比较交换486	CMPXCHG48	寄16=>[寄16+位移16]	0x0FA7	10
比较交换486	CMPXCHG48	寄16=>[寄32+位移32]	0x0FA7	10
比较交换486	CMPXCHG48	寄32=>[寄16+位移16]	0x0FA7	10
比较交换486	CMPXCHG48	寄32=>[寄32+位移32]	0x0FA7	10
比较交换8字节	CMPXCHG8B	[寄16]	0x0FC7	0
比较交换8字节	CMPXCHG8B	[寄32]	0x0FC7	0
比较交换8字节	CMPXCHG8B	[寄16+位移8]	0x0FC7	1
比较交换8字节	CMPXCHG8B	[寄32+位移8]	0x0FC7	1
比较交换8字节	CMPXCHG8B	[寄16+位移16]	0x0FC7	10
比较交换8字节	CMPXCHG8B	[寄32+位移32]	0x0FC7	10
CPU标识	CPUID	无	0x0FA2	无
转换字	CWD	无	0x99	无
扩展字	CWDE	无	0x98	无
调整加十	DAA	无	0x27	无
调整减十	DAS	无	0x2F	无
减一	DEC	寄16	0x48	90
减一	DEC	寄32	0x48	90

减一	DEC	寄8	0xFE	11
减一	DEC	寄16	0xFF	11
减一	DEC	寄32	0xFF	11
减一	DEC	8[寄16]	0xFE	0
减一	DEC	8[寄32]	0xFE	0
减一	DEC	16[寄16]	0xFF	0
减一	DEC	16[寄32]	0xFF	0
减一	DEC	32[寄16]	0xFF	0
减一	DEC	32[寄32]	0xFF	0
减一	DEC	8[寄16+位移8]	0xFE	1
减一	DEC	8[寄32+位移8]	0xFE	1
减一	DEC	16[寄16+位移8]	0xFF	1
减一	DEC	16[寄32+位移8]	0xFF	1
减一	DEC	32[寄16+位移8]	0xFF	1
减一	DEC	32[寄32+位移8]	0xFF	1
减一	DEC	8[寄16+位移16]	0xFE	10
减一	DEC	8[寄32+位移32]	0xFE	10
减一	DEC	16[寄16+位移16]	0xFF	10
减一	DEC	16[寄32+位移32]	0xFF	10
减一	DEC	32[寄16+位移16]	0xFF	10
减一	DEC	32[寄32+位移32]	0xFF	10
除	DIV	寄8	0xF6	11
除	DIV	寄16	0xF7	11
除	DIV	寄32	0xF7	11
除	DIV	8[寄16]	0xF6	0
除	DIV	8[寄32]	0xF6	0
除	DIV	16[寄16]	0xF7	0
除	DIV	16[寄32]	0xF7	0
除	DIV	32[寄16]	0xF7	0
除	DIV	32[寄32]	0xF7	0
除	DIV	8[寄16+位移8]	0xF6	1
除	DIV	8[寄32+位移8]	0xF6	1
除	DIV	16[寄16+位移8]	0xF7	1
除	DIV	16[寄32+位移8]	0xF7	1
除	DIV	32[寄16+位移8]	0xF7	1
除	DIV	32[寄32+位移8]	0xF7	1
除	DIV	8[寄16+位移16]	0xF6	10
除	DIV	8[寄32+位移32]	0xF6	10
除	DIV	16[寄16+位移16]	0xF7	10
除	DIV	16[寄32+位移32]	0xF7	10
除	DIV	32[寄16+位移16]	0xF7	10
除	DIV	32[寄32+位移32]	0xF7	10

建立堆栈帧	ENTER	位移16<=0	0xC8	无
建立堆栈帧	ENTER	位移16<=1	0xC8	无
建立堆栈帧	ENTER	位移16<=数8	0xC8	无
停	HLT	无	0xF4	无
符号整除	IDIV	寄8	0xF6	11
符号整除	IDIV	寄16	0xF7	11
符号整除	IDIV	寄32	0xF7	11
符号整除	IDIV	8[寄16]	0xF6	0
符号整除	IDIV	8[寄32]	0xF6	0
符号整除	IDIV	16[寄16]	0xF7	0
符号整除	IDIV	16[寄32]	0xF7	0
符号整除	IDIV	32[寄16]	0xF7	0
符号整除	IDIV	32[寄32]	0xF7	0
符号整除	IDIV	8[寄16+位移8]	0xF6	1
符号整除	IDIV	8[寄32+位移8]	0xF6	1
符号整除	IDIV	16[寄16+位移8]	0xF7	1
符号整除	IDIV	16[寄32+位移8]	0xF7	1
符号整除	IDIV	32[寄16+位移8]	0xF7	1
符号整除	IDIV	32[寄32+位移8]	0xF7	1
符号整除	IDIV	8[寄16+位移16]	0xF6	10
符号整除	IDIV	8[寄32+位移32]	0xF6	10
符号整除	IDIV	16[寄16+位移16]	0xF7	10
符号整除	IDIV	16[寄32+位移32]	0xF7	10
符号整除	IDIV	32[寄16+位移16]	0xF7	10
符号整除	IDIV	32[寄32+位移32]	0xF7	10
符号乘法	IMUL	寄8	0xF6	11
符号乘法	IMUL	寄16	0xF7	11
符号乘法	IMUL	寄32	0xF7	11
符号乘法	IMUL	8[寄16]	0xF6	0
符号乘法	IMUL	8[寄32]	0xF6	0
符号乘法	IMUL	16[寄16]	0xF7	0
符号乘法	IMUL	16[寄32]	0xF7	0
符号乘法	IMUL	32[寄16]	0xF7	0
符号乘法	IMUL	32[寄32]	0xF7	0
符号乘法	IMUL	8[寄16+位移8]	0xF6	1
符号乘法	IMUL	8[寄32+位移8]	0xF6	1
符号乘法	IMUL	16[寄16+位移8]	0xF7	1
符号乘法	IMUL	16[寄32+位移8]	0xF7	1
符号乘法	IMUL	32[寄16+位移8]	0xF7	1
符号乘法	IMUL	32[寄32+位移8]	0xF7	1
符号乘法	IMUL	8[寄16+位移16]	0xF6	10
符号乘法	IMUL	8[寄32+位移32]	0xF6	10

符号乘法	IMUL	16[寄16+位移16]	0xF7	10
符号乘法	IMUL	16[寄32+位移32]	0xF7	10
符号乘法	IMUL	32[寄16+位移16]	0xF7	10
符号乘法	IMUL	32[寄32+位移32]	0xF7	10
符号乘法	IMUL	寄16=>寄16	0x0FAF	11
符号乘法	IMUL	寄32=>寄32	0x0FAF	11
符号乘法	IMUL	寄16<=[寄16]	0x0FAF	0
符号乘法	IMUL	寄16<=[寄32]	0x0FAF	0
符号乘法	IMUL	寄32<=[寄16]	0x0FAF	0
符号乘法	IMUL	寄32<=[寄32]	0x0FAF	0
符号乘法	IMUL	寄16<=[寄16+位移8]	0x0FAF	1
符号乘法	IMUL	寄16<=[寄32+位移8]	0x0FAF	1
符号乘法	IMUL	寄32<=[寄16+位移8]	0x0FAF	1
符号乘法	IMUL	寄32<=[寄32+位移8]	0x0FAF	1
符号乘法	IMUL	寄16<=[寄16+位移16]	0x0FAF	10
符号乘法	IMUL	寄16<=[寄32+位移32]	0x0FAF	10
符号乘法	IMUL	寄32<=[寄16+位移16]	0x0FAF	10
符号乘法	IMUL	寄32<=[寄32+位移32]	0x0FAF	10
符号乘法	IMUL	寄16<=数8	0x6B	111
符号乘法	IMUL	寄32<=数8	0x6B	111
符号乘法	IMUL	寄16<=数16	0x69	111
符号乘法	IMUL	寄32<=数32	0x69	111
符号乘法	IMUL	寄16<=寄16<=数8	0x6B	11
符号乘法	IMUL	寄32<=寄32<=数8	0x6B	11
符号乘法	IMUL	寄16<=寄16<=数16	0x69	11
符号乘法	IMUL	寄32<=寄32<=数32	0x69	11
符号乘法	IMUL	寄16<=[寄16]<=数8	0x6B	0
符号乘法	IMUL	寄16<=[寄32]<=数8	0x6B	0
符号乘法	IMUL	寄32<=[寄16]<=数8	0x6B	0
符号乘法	IMUL	寄32<=[寄32]<=数8	0x6B	0
符号乘法	IMUL	寄16<=[寄16]<=数16	0x69	0
符号乘法	IMUL	寄16<=[寄32]<=数16	0x69	0
符号乘法	IMUL	寄32<=[寄16]<=数32	0x69	0
符号乘法	IMUL	寄32<=[寄32]<=数32	0x69	0
符号乘法	IMUL	寄16<=[寄16+位移8]<=数	0x6B	1
符号乘法	IMUL	寄16<=[寄32+位移8]<=数	0x6B	1
符号乘法	IMUL	寄32<=[寄16+位移8]<=数	0x6B	1
符号乘法	IMUL	寄32<=[寄32+位移8]<=数	0x6B	1
符号乘法	IMUL	寄16<=[寄16+位移8]<=数	0x69	1
符号乘法	IMUL	寄16<=[寄32+位移8]<=数	0x69	1
符号乘法	IMUL	寄32<=[寄16+位移8]<=数	0x69	1
符号乘法	IMUL	寄32<=[寄32+位移8]<=数	0x69	1

符号乘法	IMUL	寄16<=[寄16+位移16]<=	0x6B	10
符号乘法	IMUL	寄16<=[寄32+位移32]<=	0x6B	10
符号乘法	IMUL	寄32<=[寄16+位移16]<=	0x6B	10
符号乘法	IMUL	寄32<=[寄32+位移32]<=	0x6B	10
符号乘法	IMUL	寄16<=[寄16+位移16]<=	0x69	10
符号乘法	IMUL	寄16<=[寄32+位移32]<=	0x69	10
符号乘法	IMUL	寄32<=[寄16+位移16]<=	0x69	10
符号乘法	IMUL	寄32<=[寄32+位移32]<=	0x69	10
端口输入	IN	寄:累加08<=数8	0xE4	无
端口输入	IN	寄:累加16<=数8	0xE5	无
端口输入	IN	寄:累加32<=数8	0xE5	无
端口输入	IN	寄:累加08<=寄:数据16	0xEC	无
端口输入	IN	寄:累加16<=寄:数据16	0xED	无
端口输入	IN	寄:累加32<=寄:数据16	0xED	无
加一	INC	寄16	0x40	90
加一	INC	寄32	0x40	90
加一	INC	寄8	0xFE	11
加一	INC	寄16	0xFF	11
加一	INC	寄32	0xFF	11
加一	INC	8[寄16]	0xFE	0
加一	INC	8[寄32]	0xFE	0
加一	INC	16[寄16]	0xFF	0
加一	INC	16[寄32]	0xFF	0
加一	INC	32[寄16]	0xFF	0
加一	INC	32[寄32]	0xFF	0
加一	INC	8[寄16+位移8]	0xFE	1
加一	INC	8[寄32+位移8]	0xFE	1
加一	INC	16[寄16+位移8]	0xFF	1
加一	INC	16[寄32+位移8]	0xFF	1
加一	INC	32[寄16+位移8]	0xFF	1
加一	INC	32[寄32+位移8]	0xFF	1
加一	INC	8[寄16+位移16]	0xFE	10
加一	INC	8[寄32+位移32]	0xFE	10
加一	INC	16[寄16+位移16]	0xFF	10
加一	INC	16[寄32+位移32]	0xFF	10
加一	INC	32[寄16+位移16]	0xFF	10
加一	INC	32[寄32+位移32]	0xFF	10
端口输入字节串	INSB	无	0x6C	无
端口输入字串	INSW	无	0x6D	无
端口输入双字串	INSD	无	0x6D	无
中断	INT	数8	0xCD	无
中断1	INT1	无	0xF1	无

中断01	INT01	无	0xF1	无
中断3	INT3	无	0xCC	无
中断03	INT03	无	0xCC	无
溢出中断	INTO	无	0xCE	无
无效高速缓存	INVD	无	0x0F08	无
无效调度缓存	INVLPG	[寄16]	0x0F01	0
无效调度缓存	INVLPG	[寄32]	0x0F01	0
无效调度缓存	INVLPG	[寄16+位移8]	0x0F01	1
无效调度缓存	INVLPG	[寄32+位移8]	0x0F01	1
无效调度缓存	INVLPG	[寄16+位移16]	0x0F01	10
无效调度缓存	INVLPG	[寄32+位移32]	0x0F01	10
中断返回	IRET	无	0xCF	无
中断返回字	IRETW	无	0xCF	无
中断返回双字	IRETD	无	0xCF	无
溢出跳转	JO	短 位移8	0x70	无
不溢出跳转	JNO	短 位移8	0x71	无
低于跳转	JB	短 位移8	0x72	无
不低于跳转	JNB	短 位移8	0x73	无
相等跳转	JE	短 位移8	0x74	无
不等跳转	JNE	短 位移8	0x75	无
不高于跳转	JBE	短 位移8	0x76	无
高于跳转	JA	短 位移8	0x77	无
负号跳转	JS	短 位移8	0x78	无
非负跳转	JNS	短 位移8	0x79	无
奇偶跳转	JP	短 位移8	0x7A	无
非奇偶跳转	JNP	短 位移8	0x7B	无
小于跳转	JL	短 位移8	0x7C	无
不小于跳转	JNL	短 位移8	0x7D	无
不大于跳转	JNG	短 位移8	0x7E	无
大于跳转	JG	短 位移8	0x7F	无
溢出跳转	JO	近 位移16	0x0F80	无
不溢出跳转	JNO	近 位移16	0x0F81	无
低于跳转	JB	近 位移16	0x0F82	无
不低于跳转	JNB	近 位移16	0x0F83	无
相等跳转	JE	近 位移16	0x0F84	无
不等跳转	JNE	近 位移16	0x0F85	无
不高于跳转	JBE	近 位移16	0x0F86	无
高于跳转	JA	近 位移16	0x0F87	无
负号跳转	JS	近 位移16	0x0F88	无
非负跳转	JNS	近 位移16	0x0F89	无
奇偶跳转	JP	近 位移16	0x0F8A	无
非奇偶跳转	JNP	近 位移16	0x0F8B	无

小于跳转	JL	近 位移16	0x0F8C	无
不小于跳转	JNL	近 位移16	0x0F8D	无
不大于跳转	JNG	近 位移16	0x0F8E	无
大于跳转	JG	近 位移16	0x0F8F	无
溢出跳转	JO	近 位移16	0x0F80	无
不溢出跳转	JNO	近 位移16	0x0F81	无
低于跳转	JB	近 位移16	0x0F82	无
不低于跳转	JNB	近 位移16	0x0F83	无
相等跳转	JE	近 位移16	0x0F84	无
不等跳转	JNE	近 位移16	0x0F85	无
不高于跳转	JBE	近 位移16	0x0F86	无
高于跳转	JA	近 位移16	0x0F87	无
负号跳转	JS	近 位移16	0x0F88	无
非负跳转	JNS	近 位移16	0x0F89	无
奇偶跳转	JP	近 位移16	0x0F8A	无
非奇偶跳转	JNP	近 位移16	0x0F8B	无
小于跳转	JL	近 位移16	0x0F8C	无
不小于跳转	JNL	近 位移16	0x0F8D	无
不大于跳转	JNG	近 位移16	0x0F8E	无
大于跳转	JG	近 位移16	0x0F8F	无
计数一六零跳转	JCXZ	位移8	0xE3	无
计数三二零跳转	JECXZ	位移8	0xE3	无
跳转	JMP	寄16	0xFF	11
跳转	JMP	寄32	0xFF	11
跳转	JMP	16[寄16]	0xFF	0
跳转	JMP	32[寄16]	0xFF	0
跳转	JMP	16[寄32]	0xFF	0
跳转	JMP	32[寄32]	0xFF	0
跳转	JMP	16[寄16+位移8]	0xFF	1
跳转	JMP	32[寄16+位移8]	0xFF	1
跳转	JMP	16[寄32+位移8]	0xFF	1
跳转	JMP	32[寄32+位移8]	0xFF	1
跳转	JMP	16[寄16+位移16]	0xFF	10
跳转	JMP	32[寄16+位移16]	0xFF	10
跳转	JMP	16[寄32+位移32]	0xFF	10
跳转	JMP	32[寄32+位移32]	0xFF	10
跳转	JMP	近 16[寄16]	0xFF	0
跳转	JMP	近 32[寄16]	0xFF	0
跳转	JMP	近 16[寄32]	0xFF	0
跳转	JMP	近 32[寄32]	0xFF	0
跳转	JMP	近 16[寄16+位移8]	0xFF	1
跳转	JMP	近 32[寄16+位移8]	0xFF	1

跳转	JMP	近 16[寄32+位移8]	0xFF	1
跳转	JMP	近 32[寄32+位移8]	0xFF	1
跳转	JMP	近 16[寄16+位移16]	0xFF	10
跳转	JMP	近 32[寄16+位移16]	0xFF	10
跳转	JMP	近 16[寄32+位移32]	0xFF	10
跳转	JMP	近 32[寄32+位移32]	0xFF	10
跳转	JMP	远 16[寄16]	0xFF	0
跳转	JMP	远 32[寄16]	0xFF	0
跳转	JMP	远 16[寄32]	0xFF	0
跳转	JMP	远 32[寄32]	0xFF	0
跳转	JMP	远 16[寄16+位移8]	0xFF	1
跳转	JMP	远 32[寄16+位移8]	0xFF	1
跳转	JMP	远 16[寄32+位移8]	0xFF	1
跳转	JMP	远 32[寄32+位移8]	0xFF	1
跳转	JMP	远 16[寄16+位移16]	0xFF	10
跳转	JMP	远 32[寄16+位移16]	0xFF	10
跳转	JMP	远 16[寄32+位移32]	0xFF	10
跳转	JMP	远 32[寄32+位移32]	0xFF	10
跳转	JMP	短 位移8	0xEB	无
跳转	JMP	位移16	0xE9	无
跳转	JMP	位移32	0xE9	无
跳转	JMP	近 位移16	0xE9	无
跳转	JMP	近 位移32	0xE9	无
跳转	JMP	远 (数段址:)偏移16	0xEA	无
跳转	JMP	远 (数段址:)偏移32	0xEA	无
跳转	JMP	数段址:偏移16	0xEA	无
跳转	JMP	数段址:偏移32	0xEA	无
跳转扩展	JMPE	寄16	0x0F00	11
跳转扩展	JMPE	寄32	0x0F00	11
跳转扩展	JMPE	16[寄16]	0x0F00	0
跳转扩展	JMPE	32[寄16]	0x0F00	0
跳转扩展	JMPE	16[寄32]	0x0F00	0
跳转扩展	JMPE	32[寄32]	0x0F00	0
跳转扩展	JMPE	16[寄16+位移8]	0x0F00	1
跳转扩展	JMPE	32[寄16+位移8]	0x0F00	1
跳转扩展	JMPE	16[寄32+位移8]	0x0F00	1
跳转扩展	JMPE	32[寄32+位移8]	0x0F00	1
跳转扩展	JMPE	16[寄16+位移16]	0x0F00	10
跳转扩展	JMPE	32[寄16+位移16]	0x0F00	10
跳转扩展	JMPE	16[寄32+位移32]	0x0F00	10
跳转扩展	JMPE	32[寄32+位移32]	0x0F00	10
跳转扩展	JMPE	位移16	0x0FB8	无

跳转扩展	JMPE	位移32	0x0FB8	无
加载标志低八	LAHF	无	0x9F	无
加载访问权限	LAR	寄16<=[寄16]	0x0F02	11
加载访问权限	LAR	寄32<=[寄32]	0x0F02	11
加载访问权限	LAR	寄16<=[寄16]	0x0F02	0
加载访问权限	LAR	寄16<=[寄32]	0x0F02	0
加载访问权限	LAR	寄32<=[寄16]	0x0F02	0
加载访问权限	LAR	寄32<=[寄32]	0x0F02	0
加载访问权限	LAR	寄16<=[寄16+位移8]	0x0F02	1
加载访问权限	LAR	寄16<=[寄32+位移8]	0x0F02	1
加载访问权限	LAR	寄32<=[寄16+位移8]	0x0F02	1
加载访问权限	LAR	寄32<=[寄32+位移8]	0x0F02	1
加载访问权限	LAR	寄16<=[寄16+位移16]	0x0F02	10
加载访问权限	LAR	寄16<=[寄32+位移32]	0x0F02	10
加载访问权限	LAR	寄32<=[寄16+位移16]	0x0F02	10
加载访问权限	LAR	寄32<=[寄32+位移32]	0x0F02	10
加载数据段	LDS	寄16<=[寄16]	0xC5	0
加载数据段	LDS	寄16<=[寄32]	0xC5	0
加载数据段	LDS	寄32<=[寄16]	0xC5	0
加载数据段	LDS	寄32<=[寄32]	0xC5	0
加载数据段	LDS	寄16<=[寄16+位移8]	0xC5	1
加载数据段	LDS	寄16<=[寄32+位移8]	0xC5	1
加载数据段	LDS	寄32<=[寄16+位移8]	0xC5	1
加载数据段	LDS	寄32<=[寄32+位移8]	0xC5	1
加载数据段	LDS	寄16<=[寄16+位移16]	0xC5	10
加载数据段	LDS	寄16<=[寄32+位移32]	0xC5	10
加载数据段	LDS	寄32<=[寄16+位移16]	0xC5	10
加载数据段	LDS	寄32<=[寄32+位移32]	0xC5	10
加载附加段	LES	寄16<=[寄16]	0xC4	0
加载附加段	LES	寄16<=[寄32]	0xC4	0
加载附加段	LES	寄32<=[寄16]	0xC4	0
加载附加段	LES	寄32<=[寄32]	0xC4	0
加载附加段	LES	寄16<=[寄16+位移8]	0xC4	1
加载附加段	LES	寄16<=[寄32+位移8]	0xC4	1
加载附加段	LES	寄32<=[寄16+位移8]	0xC4	1
加载附加段	LES	寄32<=[寄32+位移8]	0xC4	1
加载附加段	LES	寄16<=[寄16+位移16]	0xC4	10
加载附加段	LES	寄16<=[寄32+位移32]	0xC4	10
加载附加段	LES	寄32<=[寄16+位移16]	0xC4	10
加载附加段	LES	寄32<=[寄32+位移32]	0xC4	10
加载堆栈段	LSS	寄16<=[寄16]	0x0FB2	0
加载堆栈段	LSS	寄16<=[寄32]	0x0FB2	0

加载堆栈段	LSS	寄32<=[寄16]	0x0FB2	0
加载堆栈段	LSS	寄32<=[寄32]	0x0FB2	0
加载堆栈段	LSS	寄16<=[寄16+位移8]	0x0FB2	1
加载堆栈段	LSS	寄16<=[寄32+位移8]	0x0FB2	1
加载堆栈段	LSS	寄32<=[寄16+位移8]	0x0FB2	1
加载堆栈段	LSS	寄32<=[寄32+位移8]	0x0FB2	1
加载堆栈段	LSS	寄16<=[寄16+位移16]	0x0FB2	10
加载堆栈段	LSS	寄16<=[寄32+位移32]	0x0FB2	10
加载堆栈段	LSS	寄32<=[寄16+位移16]	0x0FB2	10
加载堆栈段	LSS	寄32<=[寄32+位移32]	0x0FB2	10
加载标志段	LFS	寄16<=[寄16]	0x0FB4	0
加载标志段	LFS	寄16<=[寄32]	0x0FB4	0
加载标志段	LFS	寄32<=[寄16]	0x0FB4	0
加载标志段	LFS	寄32<=[寄32]	0x0FB4	0
加载标志段	LFS	寄16<=[寄16+位移8]	0x0FB4	1
加载标志段	LFS	寄16<=[寄32+位移8]	0x0FB4	1
加载标志段	LFS	寄32<=[寄16+位移8]	0x0FB4	1
加载标志段	LFS	寄32<=[寄32+位移8]	0x0FB4	1
加载标志段	LFS	寄16<=[寄16+位移16]	0x0FB4	10
加载标志段	LFS	寄16<=[寄32+位移32]	0x0FB4	10
加载标志段	LFS	寄32<=[寄16+位移16]	0x0FB4	10
加载标志段	LFS	寄32<=[寄32+位移32]	0x0FB4	10
加载全局段	LGS	寄16<=[寄16]	0x0FB5	0
加载全局段	LGS	寄16<=[寄32]	0x0FB5	0
加载全局段	LGS	寄32<=[寄16]	0x0FB5	0
加载全局段	LGS	寄32<=[寄32]	0x0FB5	0
加载全局段	LGS	寄16<=[寄16+位移8]	0x0FB5	1
加载全局段	LGS	寄16<=[寄32+位移8]	0x0FB5	1
加载全局段	LGS	寄32<=[寄16+位移8]	0x0FB5	1
加载全局段	LGS	寄32<=[寄32+位移8]	0x0FB5	1
加载全局段	LGS	寄16<=[寄16+位移16]	0x0FB5	10
加载全局段	LGS	寄16<=[寄32+位移32]	0x0FB5	10
加载全局段	LGS	寄32<=[寄16+位移16]	0x0FB5	10
加载全局段	LGS	寄32<=[寄32+位移32]	0x0FB5	10
加载有效地址	LEA	寄16<=[寄16]	0x8D	0
加载有效地址	LEA	寄16<=[寄32]	0x8D	0
加载有效地址	LEA	寄32<=[寄16]	0x8D	0
加载有效地址	LEA	寄32<=[寄32]	0x8D	0
加载有效地址	LEA	寄16<=[寄16+位移8]	0x8D	1
加载有效地址	LEA	寄16<=[寄32+位移8]	0x8D	1
加载有效地址	LEA	寄32<=[寄16+位移8]	0x8D	1
加载有效地址	LEA	寄32<=[寄32+位移8]	0x8D	1

加载有效地址	LEA	寄16<=[寄16+位移16]	0x8D	10
加载有效地址	LEA	寄16<=[寄32+位移32]	0x8D	10
加载有效地址	LEA	寄32<=[寄16+位移16]	0x8D	10
加载有效地址	LEA	寄32<=[寄32+位移32]	0x8D	10
清除过程堆栈	LEAVE	无	0xC9	无
加载全局描述符	LGDT	[寄16]	0x0F01	0
加载全局描述符	LGDT	[寄32]	0x0F01	0
加载全局描述符	LGDT	[寄16+位移8]	0x0F01	1
加载全局描述符	LGDT	[寄32+位移8]	0x0F01	1
加载全局描述符	LGDT	[寄16+位移16]	0x0F01	10
加载全局描述符	LGDT	[寄32+位移32]	0x0F01	10
加载中断描述符	LIDT	[寄16]	0x0F01	0
加载中断描述符	LIDT	[寄32]	0x0F01	0
加载中断描述符	LIDT	[寄16+位移8]	0x0F01	1
加载中断描述符	LIDT	[寄32+位移8]	0x0F01	1
加载中断描述符	LIDT	[寄16+位移16]	0x0F01	10
加载中断描述符	LIDT	[寄32+位移32]	0x0F01	10
加载局部描述符	LLDT	寄16	0x0F00	11
加载局部描述符	LLDT	[寄16]	0x0F00	0
加载局部描述符	LLDT	[寄32]	0x0F00	0
加载局部描述符	LLDT	[寄16+位移8]	0x0F00	1
加载局部描述符	LLDT	[寄32+位移8]	0x0F00	1
加载局部描述符	LLDT	[寄16+位移16]	0x0F00	10
加载局部描述符	LLDT	[寄32+位移32]	0x0F00	10
加载状态字	LMSW	寄16	0x0F01	11
加载状态字	LMSW	[寄16]	0x0F01	0
加载状态字	LMSW	[寄32]	0x0F01	0
加载状态字	LMSW	[寄16+位移8]	0x0F01	1
加载状态字	LMSW	[寄32+位移8]	0x0F01	1
加载状态字	LMSW	[寄16+位移16]	0x0F01	10
加载状态字	LMSW	[寄32+位移32]	0x0F01	10
加载所有	LOADALL	无	0x0F07	无
加载所有286	LOADALL286	无	0x0F05	无
锁	LOCK	无	0xF0	无
加载源变址字节串	LODSB	无	0xAC	无
加载源变址字串	LODSW	无	0xAD	无
加载源变址双字串	LODSD	无	0xAD	无
计数循环	LOOP	位移8<=寄:计数16	0xE2	无
计数循环	LOOP	位移8<=寄:计数32	0xE2	无
相等循环	LOOPE	位移8<=寄:计数16	0xE1	无
相等循环	LOOPE	位移8<=寄:计数32	0xE1	无
不等循环	LOOPNE	位移8<=寄:计数16	0xE0	无

不等循环	LOOPNE	位移8<=寄:计数32	0xE0	无
为零循环	LOOPZ	位移8<=寄:计数16	0xE1	无
为零循环	LOOPZ	位移8<=寄:计数32	0xE1	无
非零循环	LOOPNZ	位移8<=寄:计数16	0xE0	无
非零循环	LOOPNZ	位移8<=寄:计数32	0xE0	无
加载段界限	LSL	寄16=>寄16	0x0F03	11
加载段界限	LSL	寄32=>寄32	0x0F03	11
加载段界限	LSL	寄16<=[寄16]	0x0F03	0
加载段界限	LSL	寄16<=[寄32]	0x0F03	0
加载段界限	LSL	寄32<=[寄16]	0x0F03	0
加载段界限	LSL	寄32<=[寄32]	0x0F03	0
加载段界限	LSL	寄16<=[寄16+位移8]	0x0F03	1
加载段界限	LSL	寄16<=[寄32+位移8]	0x0F03	1
加载段界限	LSL	寄32<=[寄16+位移8]	0x0F03	1
加载段界限	LSL	寄32<=[寄32+位移8]	0x0F03	1
加载段界限	LSL	寄16<=[寄16+位移16]	0x0F03	10
加载段界限	LSL	寄16<=[寄32+位移32]	0x0F03	10
加载段界限	LSL	寄32<=[寄16+位移16]	0x0F03	10
加载段界限	LSL	寄32<=[寄32+位移32]	0x0F03	10
加载任务	LTR	寄16	0x0F00	11
加载任务	LTR	[寄16]	0x0F00	0
加载任务	LTR	[寄16+位移8]	0x0F00	1
加载任务	LTR	[寄16+位移16]	0x0F00	10
监视	MONITOR	无	0x0F01C8	无
监视	MONITOR	寄:累加32<=寄:计数32<=寄:数据32	0x0F01C8	无
传送	MOV	累加08<=8[位移16]	0xA0	无
传送	MOV	累加08<=8[位移32]	0xA0	无
传送	MOV	累加16<=16[位移16]	0xA1	无
传送	MOV	累加16<=16[位移32]	0xA1	无
传送	MOV	累加32<=32[位移16]	0xA1	无
传送	MOV	累加32<=32[位移32]	0xA1	无
传送	MOV	累加8=>8[位移16]	0xA2	无
传送	MOV	累加8=>8[位移32]	0xA2	无
传送	MOV	累加16=>16[位移16]	0xA3	无
传送	MOV	累加16=>16[位移32]	0xA3	无
传送	MOV	累加32=>32[位移16]	0xA3	无
传送	MOV	累加32=>32[位移32]	0xA3	无
传送	MOV	寄:段=>寄16	0x8C	11
传送	MOV	寄:段=>寄32	0x8C	11
传送	MOV	寄:段<=寄16	0x8E	11
传送	MOV	寄:段<=寄32	0x8E	11

传送	MOV	寄:控制器=>寄32	0x0F20	11
传送	MOV	寄:调试器=>寄32	0x0F21	11
传送	MOV	寄:任务器=>寄32	0x0F24	11
传送	MOV	寄:控制器<=寄32	0x0F22	11
传送	MOV	寄:调试器<=寄32	0x0F23	11
传送	MOV	寄:任务器<=寄32	0x0F26	11
传送	MOV	寄8=>寄8	0x88	11
传送	MOV	寄16=>寄16	0x89	11
传送	MOV	寄32=>寄32	0x89	11
传送	MOV	寄8<=寄8	0x8A	11
传送	MOV	寄16<=寄16	0x8B	11
传送	MOV	寄32<=寄32	0x8B	11
传送	MOV	寄:段<=[寄16]	0x8E	0
传送	MOV	寄:段<=[寄32]	0x8E	0
传送	MOV	寄8<=[寄16]	0x8A	0
传送	MOV	寄8<=[寄32]	0x8A	0
传送	MOV	寄16<=[寄16]	0x8B	0
传送	MOV	寄16<=[寄32]	0x8B	0
传送	MOV	寄32<=[寄16]	0x8B	0
传送	MOV	寄32<=[寄32]	0x8B	0
传送	MOV	寄:段<=[寄16+位移8]	0x8E	1
传送	MOV	寄:段<=[寄32+位移8]	0x8E	1
传送	MOV	寄8<=[寄16+位移8]	0x8A	1
传送	MOV	寄8<=[寄32+位移8]	0x8A	1
传送	MOV	寄16<=[寄16+位移8]	0x8B	1
传送	MOV	寄16<=[寄32+位移8]	0x8B	1
传送	MOV	寄32<=[寄16+位移8]	0x8B	1
传送	MOV	寄32<=[寄32+位移8]	0x8B	1
传送	MOV	寄:段<=[寄16+位移16]	0x8E	10
传送	MOV	寄:段<=[寄32+位移32]	0x8E	10
传送	MOV	寄8<=[寄16+位移16]	0x8A	10
传送	MOV	寄8<=[寄32+位移32]	0x8A	10
传送	MOV	寄16<=[寄16+位移16]	0x8B	10
传送	MOV	寄16<=[寄32+位移32]	0x8B	10
传送	MOV	寄32<=[寄16+位移16]	0x8B	10
传送	MOV	寄32<=[寄32+位移32]	0x8B	10
传送	MOV	寄8<=数8	0xC6	11
传送	MOV	寄16<=数16	0xC7	11
传送	MOV	寄32<=数32	0xC7	11
传送	MOV	寄8<=数8	0xB0	90
传送	MOV	寄16<=数16	0xB8	90
传送	MOV	寄32<=数32	0xB8	90

传送	MOV	寄:段=>[寄16]	0x8C	0
传送	MOV	寄:段=>[寄32]	0x8C	0
传送	MOV	寄8=>[寄16]	0x88	0
传送	MOV	寄8=>[寄32]	0x88	0
传送	MOV	寄16=>[寄16]	0x89	0
传送	MOV	寄16=>[寄32]	0x89	0
传送	MOV	寄32=>[寄16]	0x89	0
传送	MOV	寄32=>[寄32]	0x89	0
传送	MOV	寄:段=>[寄16+位移8]	0x8C	1
传送	MOV	寄:段=>[寄32+位移8]	0x8C	1
传送	MOV	寄8=>[寄16+位移8]	0x88	1
传送	MOV	寄8=>[寄32+位移8]	0x88	1
传送	MOV	寄16=>[寄16+位移8]	0x89	1
传送	MOV	寄16=>[寄32+位移8]	0x89	1
传送	MOV	寄32=>[寄16+位移8]	0x89	1
传送	MOV	寄32=>[寄32+位移8]	0x89	1
传送	MOV	寄:段=>[寄16+位移16]	0x8C	10
传送	MOV	寄:段=>[寄32+位移32]	0x8C	10
传送	MOV	寄8=>[寄16+位移16]	0x88	10
传送	MOV	寄8=>[寄32+位移32]	0x88	10
传送	MOV	寄16=>[寄16+位移16]	0x89	10
传送	MOV	寄16=>[寄32+位移32]	0x89	10
传送	MOV	寄32=>[寄16+位移16]	0x89	10
传送	MOV	寄32=>[寄32+位移32]	0x89	10
传送	MOV	8[寄16]<=数8	0xC6	0
传送	MOV	8[寄32]<=数8	0xC6	0
传送	MOV	16[寄16]<=数16	0xC7	0
传送	MOV	16[寄32]<=数16	0xC7	0
传送	MOV	32[寄16]<=数32	0xC7	0
传送	MOV	32[寄32]<=数32	0xC7	0
传送	MOV	8[寄16+位移8]<=数8	0xC6	1
传送	MOV	8[寄32+位移8]<=数8	0xC6	1
传送	MOV	16[寄16+位移8]<=数16	0xC7	1
传送	MOV	16[寄32+位移8]<=数16	0xC7	1
传送	MOV	32[寄16+位移8]<=数32	0xC7	1
传送	MOV	32[寄32+位移8]<=数32	0xC7	1
传送	MOV	8[寄16+位移16]<=数8	0xC6	10
传送	MOV	8[寄32+位移32]<=数8	0xC6	10
传送	MOV	16[寄16+位移16]<=数16	0xC7	10
传送	MOV	16[寄32+位移32]<=数16	0xC7	10
传送	MOV	32[寄16+位移16]<=数32	0xC7	10
传送	MOV	32[寄32+位移32]<=数32	0xC7	10

传送字节串	MOVSB	无	0xA4	无
传送字串	MOVSW	无	0xA5	无
传送双字串	MOVSD	无	0xA5	无
符号传送	MOVSX	寄16<=寄8	0x0FBE	11
符号传送	MOVSX	寄32<=寄8	0x0FBE	11
符号传送	MOVSX	寄32<=寄16	0x0FBF	11
符号传送	MOVSX	寄16<=8[寄16]	0x0FBE	0
符号传送	MOVSX	寄16<=8[寄32]	0x0FBE	0
符号传送	MOVSX	寄32<=8[寄16]	0x0FBE	0
符号传送	MOVSX	寄32<=8[寄32]	0x0FBE	0
符号传送	MOVSX	寄32<=16[寄16]	0x0FBF	0
符号传送	MOVSX	寄32<=16[寄32]	0x0FBF	0
符号传送	MOVSX	寄16<=8[寄16+位移8]	0x0FBE	1
符号传送	MOVSX	寄16<=8[寄32+位移8]	0x0FBE	1
符号传送	MOVSX	寄32<=8[寄16+位移8]	0x0FBE	1
符号传送	MOVSX	寄32<=8[寄32+位移8]	0x0FBE	1
符号传送	MOVSX	寄32<=16[寄16+位移8]	0x0FBF	1
符号传送	MOVSX	寄32<=16[寄32+位移8]	0x0FBF	1
符号传送	MOVSX	寄16<=8[寄16+位移16]	0x0FBE	10
符号传送	MOVSX	寄16<=8[寄32+位移32]	0x0FBE	10
符号传送	MOVSX	寄32<=8[寄16+位移16]	0x0FBE	10
符号传送	MOVSX	寄32<=8[寄32+位移32]	0x0FBE	10
符号传送	MOVSX	寄32<=16[寄16+位移16]	0x0FBF	10
符号传送	MOVSX	寄32<=16[寄32+位移32]	0x0FBF	10
零传送	MOVZX	寄16<=寄8	0x0FB6	11
零传送	MOVZX	寄32<=寄8	0x0FB6	11
零传送	MOVZX	寄32<=寄16	0x0FB7	11
零传送	MOVZX	寄16<=8[寄16]	0x0FB6	0
零传送	MOVZX	寄16<=8[寄32]	0x0FB6	0
零传送	MOVZX	寄32<=8[寄16]	0x0FB6	0
零传送	MOVZX	寄32<=8[寄32]	0x0FB6	0
零传送	MOVZX	寄32<=16[寄16]	0x0FB7	0
零传送	MOVZX	寄32<=16[寄32]	0x0FB7	0
零传送	MOVZX	寄16<=8[寄16+位移8]	0x0FB6	1
零传送	MOVZX	寄16<=8[寄32+位移8]	0x0FB6	1
零传送	MOVZX	寄32<=8[寄16+位移8]	0x0FB6	1
零传送	MOVZX	寄32<=8[寄32+位移8]	0x0FB6	1
零传送	MOVZX	寄32<=16[寄16+位移8]	0x0FB7	1
零传送	MOVZX	寄32<=16[寄32+位移8]	0x0FB7	1
零传送	MOVZX	寄16<=8[寄16+位移16]	0x0FB6	10
零传送	MOVZX	寄16<=8[寄32+位移32]	0x0FB6	10
零传送	MOVZX	寄32<=8[寄16+位移16]	0x0FB6	10

零传送	MOVZX	寄32<=8[寄32+位移32]	0x0FB6	10
零传送	MOVZX	寄32<=16[寄16+位移16]	0x0FB7	10
零传送	MOVZX	寄32<=16[寄32+位移32]	0x0FB7	10
乘	MUL	寄8	0xF6	11
乘	MUL	寄16	0xF7	11
乘	MUL	寄32	0xF7	11
乘	MUL	8[寄16]	0xF6	0
乘	MUL	8[寄32]	0xF6	0
乘	MUL	16[寄16]	0xF7	0
乘	MUL	16[寄32]	0xF7	0
乘	MUL	32[寄16]	0xF7	0
乘	MUL	32[寄32]	0xF7	0
乘	MUL	8[寄16+位移8]	0xF6	1
乘	MUL	8[寄32+位移8]	0xF6	1
乘	MUL	16[寄16+位移8]	0xF7	1
乘	MUL	16[寄32+位移8]	0xF7	1
乘	MUL	32[寄16+位移8]	0xF7	1
乘	MUL	32[寄32+位移8]	0xF7	1
乘	MUL	8[寄16+位移16]	0xF6	10
乘	MUL	8[寄32+位移32]	0xF6	10
乘	MUL	16[寄16+位移16]	0xF7	10
乘	MUL	16[寄32+位移32]	0xF7	10
乘	MUL	32[寄16+位移16]	0xF7	10
乘	MUL	32[寄32+位移32]	0xF7	10
	MWAIT	无	0x0F01C9	无
	MWAIT	寄:累加32<=寄:计数32	0x0F01C9	无
求补	NEG	寄8	0xF6	11
求补	NEG	寄16	0xF7	11
求补	NEG	寄32	0xF7	11
求补	NEG	8[寄16]	0xF6	0
求补	NEG	8[寄32]	0xF6	0
求补	NEG	16[寄16]	0xF7	0
求补	NEG	16[寄32]	0xF7	0
求补	NEG	32[寄16]	0xF7	0
求补	NEG	32[寄32]	0xF7	0
求补	NEG	8[寄16+位移8]	0xF6	1
求补	NEG	8[寄32+位移8]	0xF6	1
求补	NEG	16[寄16+位移8]	0xF7	1
求补	NEG	16[寄32+位移8]	0xF7	1
求补	NEG	32[寄16+位移8]	0xF7	1
求补	NEG	32[寄32+位移8]	0xF7	1
求补	NEG	8[寄16+位移16]	0xF6	10

求补	NEG	8[寄32+位移32]	0xF6	10
求补	NEG	16[寄16+位移16]	0xF7	10
求补	NEG	16[寄32+位移32]	0xF7	10
求补	NEG	32[寄16+位移16]	0xF7	10
求补	NEG	32[寄32+位移32]	0xF7	10
空	NOP	无	0 x90	无
非	NOT	寄8	0xF6	11
非	NOT	寄16	0xF7	11
非	NOT	寄32	0xF7	11
非	NOT	8[寄16]	0xF6	0
非	NOT	8[寄32]	0xF6	0
非	NOT	16[寄16]	0xF7	0
非	NOT	16[寄32]	0xF7	0
非	NOT	32[寄16]	0xF7	0
非	NOT	32[寄32]	0xF7	0
非	NOT	8[寄16+位移8]	0xF6	1
非	NOT	8[寄32+位移8]	0xF6	1
非	NOT	16[寄16+位移8]	0xF7	1
非	NOT	16[寄32+位移8]	0xF7	1
非	NOT	32[寄16+位移8]	0xF7	1
非	NOT	32[寄32+位移8]	0xF7	1
非	NOT	8[寄16+位移16]	0xF6	10
非	NOT	8[寄32+位移32]	0xF6	10
非	NOT	16[寄16+位移16]	0xF7	10
非	NOT	16[寄32+位移32]	0xF7	10
非	NOT	32[寄16+位移16]	0xF7	10
非	NOT	32[寄32+位移32]	0xF7	10
或	OR	寄:累加08<=数8	0x0C	无
或	OR	寄:累加16<=数16	0x0D	无
或	OR	寄:累加32<=数32	0x0D	无
或	OR	寄8=>寄8	0x08	11
或	OR	寄16=>寄16	0x09	11
或	OR	寄32=>寄32	0x09	11
或	OR	寄8<=寄8	0x0A	11
或	OR	寄16<=寄16	0x0B	11
或	OR	寄32<=寄32	0x0B	11
或	OR	寄8<= [寄16]	0x0A	0
或	OR	寄8<=[寄32]	0x0A	0
或	OR	寄16<=[寄16]	0x0B	0
或	OR	寄16<=[寄32]	0x0B	0
或	OR	寄32<= [寄16]	0x0B	0
或	OR	寄32<=[寄32]	0x0B	0

或	OR	寄8<=[寄16+位移8]	0x0A	1
或	OR	寄8<=[寄32+位移8]	0x0A	1
或	OR	寄16<=[寄16+位移8]	0x0B	1
或	OR	寄16<=[寄32+位移8]	0x0B	1
或	OR	寄32<=[寄16+位移8]	0x0B	1
或	OR	寄32<=[寄32+位移8]	0x0B	1
或	OR	寄8<=[寄16+位移16]	0x0A	10
或	OR	寄8<=[寄32+位移32]	0x0A	10
或	OR	寄16<=[寄16+位移16]	0x0B	10
或	OR	寄16<=[寄32+位移32]	0x0B	10
或	OR	寄32<=[寄16+位移16]	0x0B	10
或	OR	寄32<=[寄32+位移32]	0x0B	10
或	OR	寄16<=数8	0x83	11
或	OR	寄32<=数8	0x83	11
或	OR	寄8<=数8	0x80	11
或	OR	寄16<=数16	0x81	11
或	OR	寄32<=数32	0x81	11
或	OR	寄8=>[寄16]	0x08	0
或	OR	寄8=>[寄32]	0x08	0
或	OR	寄16=>[寄16]	0x09	0
或	OR	寄16=>[寄32]	0x09	0
或	OR	寄32=>[寄16]	0x09	0
或	OR	寄32=>[寄32]	0x09	0
或	OR	寄8=>[寄16+位移8]	0x08	1
或	OR	寄8=>[寄32+位移8]	0x08	1
或	OR	寄16=>[寄16+位移8]	0x09	1
或	OR	寄16=>[寄32+位移8]	0x09	1
或	OR	寄32=>[寄16+位移8]	0x09	1
或	OR	寄32=>[寄32+位移8]	0x09	1
或	OR	寄8=>[寄16+位移16]	0x08	10
或	OR	寄8=>[寄32+位移32]	0x08	10
或	OR	寄16=>[寄16+位移16]	0x09	10
或	OR	寄16=>[寄32+位移32]	0x09	10
或	OR	寄32=>[寄16+位移16]	0x09	10
或	OR	寄32=>[寄32+位移32]	0x09	10
或	OR	8[寄16]<=数8	0x83	0
或	OR	8[寄32]<=数8	0x83	0
或	OR	8[寄16]<=数8	0x80	0
或	OR	8[寄32]<=数8	0x80	0
或	OR	16[寄16]<=数16	0x81	0
或	OR	16[寄32]<=数16	0x81	0
或	OR	32[寄16]<=数32	0x81	0

或	OR	32[寄32]<=数32	0x81	0
或	OR	8[寄16+位移8]<=数8	0x83	1
或	OR	8[寄32+位移8]<=数8	0x83	1
或	OR	8[寄16+位移8]<=数8	0x80	1
或	OR	8[寄32+位移8]<=数8	0x80	1
或	OR	16[寄16+位移8]<=数16	0x81	1
或	OR	16[寄32+位移8]<=数16	0x81	1
或	OR	32[寄16+位移8]<=数32	0x81	1
或	OR	32[寄32+位移8]<=数32	0x81	1
或	OR	8[寄16+位移16]<=数8	0x83	10
或	OR	8[寄32+位移32]<=数8	0x83	10
或	OR	8[寄16+位移16]<=数8	0x80	10
或	OR	8[寄32+位移32]<=数8	0x80	10
或	OR	16[寄16+位移16]<=数16	0x81	10
或	OR	16[寄32+位移32]<=数16	0x81	10
或	OR	32[寄16+位移16]<=数32	0x81	10
或	OR	32[寄32+位移32]<=数32	0x81	10
端口输出	OUT	寄:累加08<=寄:数据16	0xEE	无
端口输出	OUT	寄:累加16<=寄:数据16	0xEF	无
端口输出	OUT	寄:累加32<=寄:数据16	0xEF	无
端口输出	OUT	寄:累加08<=数8	0xE6	无
端口输出	OUT	寄:累加16<=数8	0xE7	无
端口输出	OUT	寄:累加32<=数8	0xE7	无
端口输出字节串	OUTSB	无	0x6E	无
端口输出字串	OUTSW	无	0x6F	无
端口输出双字串	OUTSD	无	0x6F	无
出栈	POP	寄: 代码段	0x0F	无
出栈	POP	寄: 数据段	0x1F	无
出栈	POP	寄: 附加段	0x07	无
出栈	POP	寄: 堆栈段	0x17	无
出栈	POP	寄: 标志段	0x0FA1	无
出栈	POP	寄: 全局段	0x0FA9	无
出栈	POP	寄16	0x58	90
出栈	POP	寄32	0x58	90
出栈	POP	寄16	0x8F	11
出栈	POP	寄32	0x8F	11
出栈	POP	16[寄16]	0x8F	0
出栈	POP	16[寄32]	0x8F	0
出栈	POP	32[寄16]	0x8F	0
出栈	POP	32[寄32]	0x8F	0
出栈	POP	16[寄16+位移8]	0x8F	1
出栈	POP	16[寄32+位移8]	0x8F	1

出栈	POP	32[寄16+位移8]	0x8F	1
出栈	POP	32[寄32+位移8]	0x8F	1
出栈	POP	16[寄16+位移16]	0x8F	10
出栈	POP	16[寄32+位移32]	0x8F	10
出栈	POP	32[寄16+位移16]	0x8F	10
出栈	POP	32[寄32+位移32]	0x8F	10
全部出栈	POPA	无	0x61	无
标志出栈	POPF	无	0x9D	无
压栈	PUSH	寄: 代码段	0x0E	无
压栈	PUSH	寄: 数据段	0x1E	无
压栈	PUSH	寄: 附加段	0x06	无
压栈	PUSH	寄: 堆栈段	0x16	无
压栈	PUSH	寄: 标志段	0x0FA0	无
压栈	PUSH	寄: 全局段	0x0FA8	无
压栈	PUSH	寄16	0x50	90
压栈	PUSH	寄32	0x50	90
压栈	PUSH	寄16	0xFF	11
压栈	PUSH	寄32	0xFF	11
压栈	PUSH	16[寄16]	0xFF	0
压栈	PUSH	16[寄32]	0xFF	0
压栈	PUSH	32[寄16]	0xFF	0
压栈	PUSH	32[寄32]	0xFF	0
压栈	PUSH	16[寄16+位移8]	0xFF	1
压栈	PUSH	16[寄32+位移8]	0xFF	1
压栈	PUSH	32[寄16+位移8]	0xFF	1
压栈	PUSH	32[寄32+位移8]	0xFF	1
压栈	PUSH	16[寄16+位移16]	0xFF	10
压栈	PUSH	16[寄32+位移32]	0xFF	10
压栈	PUSH	32[寄16+位移16]	0xFF	10
压栈	PUSH	32[寄32+位移32]	0xFF	10
压栈	PUSH	数8	0x6A	无
压栈	PUSH	数16	0x68	无
压栈	PUSH	数32	0x68	无
全部压栈	PUSHA	无	0x60	无
标志压栈	PUSHF	无	0x9C	无
进位循环左移	RCL	寄8<=寄:计数08	0xD2	11
进位循环左移	RCL	寄16<=寄:计数08	0xD3	11
进位循环左移	RCL	寄32<=寄:计数08	0xD3	11
进位循环左移	RCL	寄8<=数:1	0xD0	11
进位循环左移	RCL	寄16<=数:1	0xD1	11
进位循环左移	RCL	寄32<=数:1	0xD1	11
进位循环左移	RCL	寄8<=数8	0xC0	11

进位循环左移	RCL	寄16<=数8	0xC1	11
进位循环左移	RCL	寄32<=数8	0xC1	11
进位循环左移	RCL	8[寄16]<=寄:计数08	0xD2	0
进位循环左移	RCL	8[寄32]<=寄:计数08	0xD2	0
进位循环左移	RCL	16[寄16]<=寄:计数08	0xD3	0
进位循环左移	RCL	16[寄32]<=寄:计数08	0xD3	0
进位循环左移	RCL	32[寄16]<=寄:计数08	0xD3	0
进位循环左移	RCL	32[寄32]<=寄:计数08	0xD3	0
进位循环左移	RCL	8[寄16+位移8]<=寄:计数	0xD2	1
进位循环左移	RCL	8[寄32+位移8]<=寄:计数	0xD2	1
进位循环左移	RCL	16[寄16+位移8]<=寄:计	0xD3	1
进位循环左移	RCL	16[寄32+位移8]<=寄:计	0xD3	1
进位循环左移	RCL	32[寄16+位移8]<=寄:计	0xD3	1
进位循环左移	RCL	32[寄32+位移8]<=寄:计	0xD3	1
进位循环左移	RCL	8[寄16+位移16]<=寄:计数	0xD2	10
进位循环左移	RCL	8[寄32+位移32]<=寄:计	0xD2	10
进位循环左移	RCL	16[寄16+位移16]<=寄:计	0xD3	10
进位循环左移	RCL	16[寄32+位移32]<=寄:计	0xD3	10
进位循环左移	RCL	32[寄16+位移16]<=寄:计	0xD3	10
进位循环左移	RCL	32[寄32+位移32]<=寄:计	0xD3	10
进位循环左移	RCL	8[寄16]<=数:1	0xD0	0
进位循环左移	RCL	8[寄32]<=数:1	0xD0	0
进位循环左移	RCL	16[寄16]<=数:1	0xD1	0
进位循环左移	RCL	16[寄32]<=数:1	0xD1	0
进位循环左移	RCL	32[寄16]<=数:1	0xD1	0
进位循环左移	RCL	32[寄32]<=数:1	0xD1	0
进位循环左移	RCL	8[寄16]<=数8	0xC0	0
进位循环左移	RCL	8[寄32]<=数8	0xC0	0
进位循环左移	RCL	16[寄16]<=数16	0xC1	0
进位循环左移	RCL	16[寄32]<=数16	0xC1	0
进位循环左移	RCL	32[寄16]<=数32	0xC1	0
进位循环左移	RCL	32[寄32]<=数32	0xC1	0
进位循环左移	RCL	8[寄16+位移8]<=数:1	0xD0	1
进位循环左移	RCL	8[寄32+位移8]<=数:1	0xD0	1
进位循环左移	RCL	16[寄16+位移8]<=数:1	0xD1	1
进位循环左移	RCL	16[寄32+位移8]<=数:1	0xD1	1
进位循环左移	RCL	32[寄16+位移8]<=数:1	0xD1	1
进位循环左移	RCL	32[寄32+位移8]<=数:1	0xD1	1
进位循环左移	RCL	8[寄16+位移8]<=数8	0xC0	1
进位循环左移	RCL	8[寄32+位移8]<=数8	0xC0	1
进位循环左移	RCL	16[寄16+位移8]<=数16	0xC1	1
进位循环左移	RCL	16[寄32+位移8]<=数16	0xC1	1

进位循环左移	RCL	32[寄16+位移8]<=数32	0xC1	1
进位循环左移	RCL	32[寄32+位移8]<=数32	0xC1	1
进位循环左移	RCL	8[寄16+位移16] <=数:1	0xD0	10
进位循环左移	RCL	8[寄32+位移32] <=数:1	0xD0	10
进位循环左移	RCL	16[寄16+位移16] <=数:1	0xD1	10
进位循环左移	RCL	16[寄32+位移32] <=数:1	0xD1	10
进位循环左移	RCL	32[寄16+位移16] <=数:1	0xD1	10
进位循环左移	RCL	32[寄32+位移32] <=数:1	0xD1	10
进位循环左移	RCL	8[寄16+位移16] <=数8	0xC0	10
进位循环左移	RCL	8[寄32+位移32]<=数8	0xC0	10
进位循环左移	RCL	16[寄16+位移16]<=数16	0xC1	10
进位循环左移	RCL	16[寄32+位移32]<=数16	0xC1	10
进位循环左移	RCL	32[寄16+位移16]<=数32	0xC1	10
进位循环左移	RCL	32[寄32+位移32]<=数32	0xC1	10
进位循环右移	RCR	寄8<=寄:计数08	0xD2	11
进位循环右移	RCR	寄16<=寄:计数08	0xD3	11
进位循环右移	RCR	寄32<=寄:计数08	0xD3	11
进位循环右移	RCR	寄8<=数:1	0xD0	11
进位循环右移	RCR	寄16<=数:1	0xD1	11
进位循环右移	RCR	寄32<=数:1	0xD1	11
进位循环右移	RCR	寄8<=数8	0xC0	11
进位循环右移	RCR	寄16<=数8	0xC1	11
进位循环右移	RCR	寄32<=数8	0xC1	11
进位循环右移	RCR	8[寄16]<=寄:计数08	0xD2	0
进位循环右移	RCR	8[寄32] <=寄:计数08	0xD2	0
进位循环右移	RCR	16[寄16] <=寄:计数08	0xD3	0
进位循环右移	RCR	16[寄32] <=寄:计数08	0xD3	0
进位循环右移	RCR	32[寄16] <=寄:计数08	0xD3	0
进位循环右移	RCR	32[寄32] <=寄:计数08	0xD3	0
进位循环右移	RCR	8[寄16+位移8]<=寄:计数	0xD2	1
进位循环右移	RCR	8[寄32+位移8] <=寄:计数	0xD2	1
进位循环右移	RCR	16[寄16+位移8] <=寄:计	0xD3	1
进位循环右移	RCR	16[寄32+位移8] <=寄:计	0xD3	1
进位循环右移	RCR	32[寄16+位移8] <=寄:计	0xD3	1
进位循环右移	RCR	32[寄32+位移8] <=寄:计	0xD3	1
进位循环右移	RCR	8[寄16+位移16]<=寄:计数	0xD2	10
进位循环右移	RCR	8[寄32+位移32] <=寄:计	0xD2	10
进位循环右移	RCR	16[寄16+位移16] <=寄:计	0xD3	10
进位循环右移	RCR	16[寄32+位移32] <=寄:计	0xD3	10
进位循环右移	RCR	32[寄16+位移16] <=寄:计	0xD3	10
进位循环右移	RCR	32[寄32+位移32] <=寄:计	0xD3	10
进位循环右移	RCR	8[寄16] <=数:1	0xD0	0

进位循环右移	RCR	8[寄32] <=数:1	0xD0	0
进位循环右移	RCR	16[寄16] <=数:1	0xD1	0
进位循环右移	RCR	16[寄32] <=数:1	0xD1	0
进位循环右移	RCR	32[寄16] <=数:1	0xD1	0
进位循环右移	RCR	32[寄32] <=数:1	0xD1	0
进位循环右移	RCR	8[寄16] <=数8	0xC0	0
进位循环右移	RCR	8[寄32]<=数8	0xC0	0
进位循环右移	RCR	16[寄16]<=数16	0xC1	0
进位循环右移	RCR	16[寄32]<=数16	0xC1	0
进位循环右移	RCR	32[寄16]<=数32	0xC1	0
进位循环右移	RCR	32[寄32]<=数32	0xC1	0
进位循环右移	RCR	8[寄16+位移8] <=数:1	0xD0	1
进位循环右移	RCR	8[寄32+位移8] <=数:1	0xD0	1
进位循环右移	RCR	16[寄16+位移8] <=数:1	0xD1	1
进位循环右移	RCR	16[寄32+位移8] <=数:1	0xD1	1
进位循环右移	RCR	32[寄16+位移8] <=数:1	0xD1	1
进位循环右移	RCR	32[寄32+位移8] <=数:1	0xD1	1
进位循环右移	RCR	8[寄16+位移8] <=数8	0xC0	1
进位循环右移	RCR	8[寄32+位移8]<=数8	0xC0	1
进位循环右移	RCR	16[寄16+位移8]<=数16	0xC1	1
进位循环右移	RCR	16[寄32+位移8]<=数16	0xC1	1
进位循环右移	RCR	32[寄16+位移8]<=数32	0xC1	1
进位循环右移	RCR	32[寄32+位移8]<=数32	0xC1	1
进位循环右移	RCR	8[寄16+位移16] <=数:1	0xD0	10
进位循环右移	RCR	8[寄32+位移32] <=数:1	0xD0	10
进位循环右移	RCR	16[寄16+位移16] <=数:1	0xD1	10
进位循环右移	RCR	16[寄32+位移32] <=数:1	0xD1	10
进位循环右移	RCR	32[寄16+位移16] <=数:1	0xD1	10
进位循环右移	RCR	32[寄32+位移32] <=数:1	0xD1	10
进位循环右移	RCR	8[寄16+位移16] <=数8	0xC0	10
进位循环右移	RCR	8[寄32+位移32]<=数8	0xC0	10
进位循环右移	RCR	16[寄16+位移16]<=数16	0xC1	10
进位循环右移	RCR	16[寄32+位移32]<=数16	0xC1	10
进位循环右移	RCR	32[寄16+位移16]<=数32	0xC1	10
进位循环右移	RCR	32[寄32+位移32]<=数32	0xC1	10
循环左移	ROL	寄8<=寄:计数08	0xD2	11
循环左移	ROL	寄16<=寄:计数08	0xD3	11
循环左移	ROL	寄32<=寄:计数08	0xD3	11
循环左移	ROL	寄8<=数:1	0xD0	11
循环左移	ROL	寄16<=数:1	0xD1	11
循环左移	ROL	寄32<=数:1	0xD1	11
循环左移	ROL	寄8<=数8	0xC0	11

循环左移	ROL	寄16<=数8	0xC1	11
循环左移	ROL	寄32<=数8	0xC1	11
循环左移	ROL	8[寄16]<=寄:计数08	0xD2	0
循环左移	ROL	8[寄32]<=寄:计数08	0xD2	0
循环左移	ROL	16[寄16]<=寄:计数08	0xD3	0
循环左移	ROL	16[寄32]<=寄:计数08	0xD3	0
循环左移	ROL	32[寄16]<=寄:计数08	0xD3	0
循环左移	ROL	32[寄32]<=寄:计数08	0xD3	0
循环左移	ROL	8[寄16+位移8]<=寄:计数	0xD2	1
循环左移	ROL	8[寄32+位移8]<=寄:计数	0xD2	1
循环左移	ROL	16[寄16+位移8]<=寄:计	0xD3	1
循环左移	ROL	16[寄32+位移8]<=寄:计	0xD3	1
循环左移	ROL	32[寄16+位移8]<=寄:计	0xD3	1
循环左移	ROL	32[寄32+位移8]<=寄:计	0xD3	1
循环左移	ROL	8[寄16+位移16]<=寄:计数	0xD2	10
循环左移	ROL	8[寄32+位移32]<=寄:计	0xD2	10
循环左移	ROL	16[寄16+位移16]<=寄:计	0xD3	10
循环左移	ROL	16[寄32+位移32]<=寄:计	0xD3	10
循环左移	ROL	32[寄16+位移16]<=寄:计	0xD3	10
循环左移	ROL	32[寄32+位移32]<=寄:计	0xD3	10
循环左移	ROL	8[寄16]<=数:1	0xD0	0
循环左移	ROL	8[寄32]<=数:1	0xD0	0
循环左移	ROL	16[寄16]<=数:1	0xD1	0
循环左移	ROL	16[寄32]<=数:1	0xD1	0
循环左移	ROL	32[寄16]<=数:1	0xD1	0
循环左移	ROL	32[寄32]<=数:1	0xD1	0
循环左移	ROL	8[寄16]<=数8	0xC0	0
循环左移	ROL	8[寄32]<=数8	0xC0	0
循环左移	ROL	16[寄16]<=数16	0xC1	0
循环左移	ROL	16[寄32]<=数16	0xC1	0
循环左移	ROL	32[寄16]<=数32	0xC1	0
循环左移	ROL	32[寄32]<=数32	0xC1	0
循环左移	ROL	8[寄16+位移8]<=数:1	0xD0	1
循环左移	ROL	8[寄32+位移8]<=数:1	0xD0	1
循环左移	ROL	16[寄16+位移8]<=数:1	0xD1	1
循环左移	ROL	16[寄32+位移8]<=数:1	0xD1	1
循环左移	ROL	32[寄16+位移8]<=数:1	0xD1	1
循环左移	ROL	32[寄32+位移8]<=数:1	0xD1	1
循环左移	ROL	8[寄16+位移8]<=数8	0xC0	1
循环左移	ROL	8[寄32+位移8]<=数8	0xC0	1
循环左移	ROL	16[寄16+位移8]<=数16	0xC1	1
循环左移	ROL	16[寄32+位移8]<=数16	0xC1	1

循环左移	ROL	32[寄16+位移8]<=数32	0xC1	1
循环左移	ROL	32[寄32+位移8]<=数32	0xC1	1
循环左移	ROL	8[寄16+位移16] <=数:1	0xD0	10
循环左移	ROL	8[寄32+位移32] <=数:1	0xD0	10
循环左移	ROL	16[寄16+位移16] <=数:1	0xD1	10
循环左移	ROL	16[寄32+位移32] <=数:1	0xD1	10
循环左移	ROL	32[寄16+位移16] <=数:1	0xD1	10
循环左移	ROL	32[寄32+位移32] <=数:1	0xD1	10
循环左移	ROL	8[寄16+位移16] <=数8	0xC0	10
循环左移	ROL	8[寄32+位移32]<=数8	0xC0	10
循环左移	ROL	16[寄16+位移16]<=数16	0xC1	10
循环左移	ROL	16[寄32+位移32]<=数16	0xC1	10
循环左移	ROL	32[寄16+位移16]<=数32	0xC1	10
循环左移	ROL	32[寄32+位移32]<=数32	0xC1	10
循环右移	ROR	寄8<=寄:计数08	0xD2	11
循环右移	ROR	寄16<=寄:计数08	0xD3	11
循环右移	ROR	寄32<=寄:计数08	0xD3	11
循环右移	ROR	寄8<=数:1	0xD0	11
循环右移	ROR	寄16<=数:1	0xD1	11
循环右移	ROR	寄32<=数:1	0xD1	11
循环右移	ROR	寄8<=数8	0xC0	11
循环右移	ROR	寄16<=数8	0xC1	11
循环右移	ROR	寄32<=数8	0xC1	11
循环右移	ROR	8[寄16]<=寄:计数08	0xD2	0
循环右移	ROR	8[寄32] <=寄:计数08	0xD2	0
循环右移	ROR	16[寄16] <=寄:计数08	0xD3	0
循环右移	ROR	16[寄32] <=寄:计数08	0xD3	0
循环右移	ROR	32[寄16] <=寄:计数08	0xD3	0
循环右移	ROR	32[寄32] <=寄:计数08	0xD3	0
循环右移	ROR	8[寄16+位移8]<=寄:计数	0xD2	1
循环右移	ROR	8[寄32+位移8] <=寄:计数	0xD2	1
循环右移	ROR	16[寄16+位移8] <=寄:计	0xD3	1
循环右移	ROR	16[寄32+位移8] <=寄:计	0xD3	1
循环右移	ROR	32[寄16+位移8] <=寄:计	0xD3	1
循环右移	ROR	32[寄32+位移8] <=寄:计	0xD3	1
循环右移	ROR	8[寄16+位移16]<=寄:计数	0xD2	10
循环右移	ROR	8[寄32+位移32] <=寄:计	0xD2	10
循环右移	ROR	16[寄16+位移16] <=寄:计	0xD3	10
循环右移	ROR	16[寄32+位移32] <=寄:计	0xD3	10
循环右移	ROR	32[寄16+位移16] <=寄:计	0xD3	10
循环右移	ROR	32[寄32+位移32] <=寄:计	0xD3	10
循环右移	ROR	8[寄16] <=数:1	0xD0	0

循环右移	ROR	8[寄32] <=数:1	0xD0	0
循环右移	ROR	16[寄16] <=数:1	0xD1	0
循环右移	ROR	16[寄32] <=数:1	0xD1	0
循环右移	ROR	32[寄16] <=数:1	0xD1	0
循环右移	ROR	32[寄32] <=数:1	0xD1	0
循环右移	ROR	8[寄16] <=数8	0xC0	0
循环右移	ROR	8[寄32]<=数8	0xC0	0
循环右移	ROR	16[寄16]<=数16	0xC1	0
循环右移	ROR	16[寄32]<=数16	0xC1	0
循环右移	ROR	32[寄16]<=数32	0xC1	0
循环右移	ROR	32[寄32]<=数32	0xC1	0
循环右移	ROR	8[寄16+位移8] <=数:1	0xD0	1
循环右移	ROR	8[寄32+位移8] <=数:1	0xD0	1
循环右移	ROR	16[寄16+位移8] <=数:1	0xD1	1
循环右移	ROR	16[寄32+位移8] <=数:1	0xD1	1
循环右移	ROR	32[寄16+位移8] <=数:1	0xD1	1
循环右移	ROR	32[寄32+位移8] <=数:1	0xD1	1
循环右移	ROR	8[寄16+位移8] <=数8	0xC0	1
循环右移	ROR	8[寄32+位移8]<=数8	0xC0	1
循环右移	ROR	16[寄16+位移8]<=数16	0xC1	1
循环右移	ROR	16[寄32+位移8]<=数16	0xC1	1
循环右移	ROR	32[寄16+位移8]<=数32	0xC1	1
循环右移	ROR	32[寄32+位移8]<=数32	0xC1	1
循环右移	ROR	8[寄16+位移16] <=数:1	0xD0	10
循环右移	ROR	8[寄32+位移32] <=数:1	0xD0	10
循环右移	ROR	16[寄16+位移16] <=数:1	0xD1	10
循环右移	ROR	16[寄32+位移32] <=数:1	0xD1	10
循环右移	ROR	32[寄16+位移16] <=数:1	0xD1	10
循环右移	ROR	32[寄32+位移32] <=数:1	0xD1	10
循环右移	ROR	8[寄16+位移16] <=数8	0xC0	10
循环右移	ROR	8[寄32+位移32]<=数8	0xC0	10
循环右移	ROR	16[寄16+位移16]<=数16	0xC1	10
循环右移	ROR	16[寄32+位移32]<=数16	0xC1	10
循环右移	ROR	32[寄16+位移16]<=数32	0xC1	10
循环右移	ROR	32[寄32+位移32]<=数32	0xC1	10
	RDSHR	寄32	0x0F36	11
	RDSHR	32[寄16]	0x0F36	0
	RDSHR	32[寄32]	0x0F36	0
	RDSHR	32[寄16+位移8]	0x0F36	1
	RDSHR	32[寄32+位移8]	0x0F36	1
	RDSHR	32[寄16+位移16]	0x0F36	10
	RDSHR	32[寄32+位移32]	0x0F36	10

读专用模式	RDMSR	无	0x0F32	无
读执行监视计数	RDPMC	无	0x0F33	无
读时间戳计数	RDTSC	无	0x0F31	无
重复	REP	_\$30_367	0xF36C	无
重复	REP	_\$30_368	0xF36D	无
重复	REP	_\$30_369	0xF36D	无
重复	REP	_\$30_350	0xF3A4	无
重复	REP	_\$30_351	0xF3A5	无
重复	REP	_\$30_352	0xF3A5	无
重复	REP	_\$30_374	0xF36E	无
重复	REP	_\$30_375	0xF36F	无
重复	REP	_\$30_376	0xF36F	无
重复	REP	_\$30_371	0xF3AC	无
重复	REP	_\$30_372	0xF3AD	无
重复	REP	_\$30_373	0xF3AD	无
重复	REP	_\$30_356	0xF3AA	无
重复	REP	_\$30_357	0xF3AB	无
重复	REP	_\$30_358	0xF3AB	无
相等重复	REPE	_\$30_363	0xF3A6	无
相等重复	REPE	_\$30_364	0xF3A7	无
相等重复	REPE	_\$30_365	0xF3A7	无
相等重复	REPE	_\$30_353	0xF3AE	无
相等重复	REPE	_\$30_354	0xF3AF	无
相等重复	REPE	_\$30_355	0xF3AF	无
不等重复	REPNE	_\$30_363	0xF2A6	无
不等重复	REPNE	_\$30_364	0xF2A7	无
不等重复	REPNE	_\$30_365	0xF2A7	无
不等重复	REPNE	_\$30_353	0xF2AE	无
不等重复	REPNE	_\$30_354	0xF2AF	无
不等重复	REPNE	_\$30_355	0xF2AF	无
过程返回	RET	无	0xC3	无
过程返回	RET	数16	0xC2	无
远过程返回	RETF	无	0xCB	无
远过程返回	RETF	数16	0xCA	无
近过程返回	RETN	无	0xC3	无
近过程返回	RETN	数16	0xC2	无
恢复系统管理	RSM	无	0x0FAA	无
恢复标志低八	SAHF	无	0x9E	无
	SALC	无	0xD6	无
算术左移	SAL	寄8<=寄:计数08	0xD2	11
算术左移	SAL	寄16<=寄:计数08	0xD3	11
算术左移	SAL	寄32<=寄:计数08	0xD3	11

算术左移	SAL	寄8<=数:1	0xD0	11
算术左移	SAL	寄16<=数:1	0xD1	11
算术左移	SAL	寄32<=数:1	0xD1	11
算术左移	SAL	寄8<=数8	0xC0	11
算术左移	SAL	寄16<=数8	0xC1	11
算术左移	SAL	寄32<=数8	0xC1	11
算术左移	SAL	8[寄16]<=寄:计数08	0xD2	0
算术左移	SAL	8[寄32]<=寄:计数08	0xD2	0
算术左移	SAL	16[寄16]<=寄:计数08	0xD3	0
算术左移	SAL	16[寄32]<=寄:计数08	0xD3	0
算术左移	SAL	32[寄16]<=寄:计数08	0xD3	0
算术左移	SAL	32[寄32]<=寄:计数08	0xD3	0
算术左移	SAL	8[寄16+位移8]<=寄:计数	0xD2	1
算术左移	SAL	8[寄32+位移8]<=寄:计数	0xD2	1
算术左移	SAL	16[寄16+位移8]<=寄:计	0xD3	1
算术左移	SAL	16[寄32+位移8]<=寄:计	0xD3	1
算术左移	SAL	32[寄16+位移8]<=寄:计	0xD3	1
算术左移	SAL	32[寄32+位移8]<=寄:计	0xD3	1
算术左移	SAL	8[寄16+位移16]<=寄:计数	0xD2	10
算术左移	SAL	8[寄32+位移32]<=寄:计	0xD2	10
算术左移	SAL	16[寄16+位移16]<=寄:计	0xD3	10
算术左移	SAL	16[寄32+位移32]<=寄:计	0xD3	10
算术左移	SAL	32[寄16+位移16]<=寄:计	0xD3	10
算术左移	SAL	32[寄32+位移32]<=寄:计	0xD3	10
算术左移	SAL	8[寄16]<=数:1	0xD0	0
算术左移	SAL	8[寄32]<=数:1	0xD0	0
算术左移	SAL	16[寄16]<=数:1	0xD1	0
算术左移	SAL	16[寄32]<=数:1	0xD1	0
算术左移	SAL	32[寄16]<=数:1	0xD1	0
算术左移	SAL	32[寄32]<=数:1	0xD1	0
算术左移	SAL	8[寄16]<=数8	0xC0	0
算术左移	SAL	8[寄32]<=数8	0xC0	0
算术左移	SAL	16[寄16]<=数16	0xC1	0
算术左移	SAL	16[寄32]<=数16	0xC1	0
算术左移	SAL	32[寄16]<=数32	0xC1	0
算术左移	SAL	32[寄32]<=数32	0xC1	0
算术左移	SAL	8[寄16+位移8]<=数:1	0xD0	1
算术左移	SAL	8[寄32+位移8]<=数:1	0xD0	1
算术左移	SAL	16[寄16+位移8]<=数:1	0xD1	1
算术左移	SAL	16[寄32+位移8]<=数:1	0xD1	1
算术左移	SAL	32[寄16+位移8]<=数:1	0xD1	1
算术左移	SAL	32[寄32+位移8]<=数:1	0xD1	1

算术左移	SAL	8[寄16+位移8] <=数8	0xC0	1
算术左移	SAL	8[寄32+位移8] <=数8	0xC0	1
算术左移	SAL	16[寄16+位移8] <=数16	0xC1	1
算术左移	SAL	16[寄32+位移8] <=数16	0xC1	1
算术左移	SAL	32[寄16+位移8] <=数32	0xC1	1
算术左移	SAL	32[寄32+位移8] <=数32	0xC1	1
算术左移	SAL	8[寄16+位移16] <=数:1	0xD0	10
算术左移	SAL	8[寄32+位移32] <=数:1	0xD0	10
算术左移	SAL	16[寄16+位移16] <=数:1	0xD1	10
算术左移	SAL	16[寄32+位移32] <=数:1	0xD1	10
算术左移	SAL	32[寄16+位移16] <=数:1	0xD1	10
算术左移	SAL	32[寄32+位移32] <=数:1	0xD1	10
算术左移	SAL	8[寄16+位移16] <=数8	0xC0	10
算术左移	SAL	8[寄32+位移32] <=数8	0xC0	10
算术左移	SAL	16[寄16+位移16] <=数16	0xC1	10
算术左移	SAL	16[寄32+位移32] <=数16	0xC1	10
算术左移	SAL	32[寄16+位移16] <=数32	0xC1	10
算术左移	SAL	32[寄32+位移32] <=数32	0xC1	10
算术右移	SAR	寄8<=寄:计数08	0xD2	11
算术右移	SAR	寄16<=寄:计数08	0xD3	11
算术右移	SAR	寄32<=寄:计数08	0xD3	11
算术右移	SAR	寄8<=数:1	0xD0	11
算术右移	SAR	寄16<=数:1	0xD1	11
算术右移	SAR	寄32<=数:1	0xD1	11
算术右移	SAR	寄8<=数8	0xC0	11
算术右移	SAR	寄16<=数8	0xC1	11
算术右移	SAR	寄32<=数8	0xC1	11
算术右移	SAR	8[寄16] <=寄:计数08	0xD2	0
算术右移	SAR	8[寄32] <=寄:计数08	0xD2	0
算术右移	SAR	16[寄16] <=寄:计数08	0xD3	0
算术右移	SAR	16[寄32] <=寄:计数08	0xD3	0
算术右移	SAR	32[寄16] <=寄:计数08	0xD3	0
算术右移	SAR	32[寄32] <=寄:计数08	0xD3	0
算术右移	SAR	8[寄16+位移8] <=寄:计数	0xD2	1
算术右移	SAR	8[寄32+位移8] <=寄:计数	0xD2	1
算术右移	SAR	16[寄16+位移8] <=寄:计	0xD3	1
算术右移	SAR	16[寄32+位移8] <=寄:计	0xD3	1
算术右移	SAR	32[寄16+位移8] <=寄:计	0xD3	1
算术右移	SAR	32[寄32+位移8] <=寄:计	0xD3	1
算术右移	SAR	8[寄16+位移16] <=寄:计数	0xD2	10
算术右移	SAR	8[寄32+位移32] <=寄:计	0xD2	10
算术右移	SAR	16[寄16+位移16] <=寄:计	0xD3	10

算术右移	SAR	16[寄32+位移32] <=寄:计	0xD3	10
算术右移	SAR	32[寄16+位移16] <=寄:计	0xD3	10
算术右移	SAR	32[寄32+位移32] <=寄:计	0xD3	10
算术右移	SAR	8[寄16] <=数:1	0xD0	0
算术右移	SAR	8[寄32] <=数:1	0xD0	0
算术右移	SAR	16[寄16] <=数:1	0xD1	0
算术右移	SAR	16[寄32] <=数:1	0xD1	0
算术右移	SAR	32[寄16] <=数:1	0xD1	0
算术右移	SAR	32[寄32] <=数:1	0xD1	0
算术右移	SAR	8[寄16] <=数8	0xC0	0
算术右移	SAR	8[寄32]<=数8	0xC0	0
算术右移	SAR	16[寄16]<=数16	0xC1	0
算术右移	SAR	16[寄32]<=数16	0xC1	0
算术右移	SAR	32[寄16]<=数32	0xC1	0
算术右移	SAR	32[寄32]<=数32	0xC1	0
算术右移	SAR	8[寄16+位移8] <=数:1	0xD0	1
算术右移	SAR	8[寄32+位移8] <=数:1	0xD0	1
算术右移	SAR	16[寄16+位移8] <=数:1	0xD1	1
算术右移	SAR	16[寄32+位移8] <=数:1	0xD1	1
算术右移	SAR	32[寄16+位移8] <=数:1	0xD1	1
算术右移	SAR	32[寄32+位移8] <=数:1	0xD1	1
算术右移	SAR	8[寄16+位移8] <=数8	0xC0	1
算术右移	SAR	8[寄32+位移8]<=数8	0xC0	1
算术右移	SAR	16[寄16+位移8]<=数16	0xC1	1
算术右移	SAR	16[寄32+位移8]<=数16	0xC1	1
算术右移	SAR	32[寄16+位移8]<=数32	0xC1	1
算术右移	SAR	32[寄32+位移8]<=数32	0xC1	1
算术右移	SAR	8[寄16+位移16] <=数:1	0xD0	10
算术右移	SAR	8[寄32+位移32] <=数:1	0xD0	10
算术右移	SAR	16[寄16+位移16] <=数:1	0xD1	10
算术右移	SAR	16[寄32+位移32] <=数:1	0xD1	10
算术右移	SAR	32[寄16+位移16] <=数:1	0xD1	10
算术右移	SAR	32[寄32+位移32] <=数:1	0xD1	10
算术右移	SAR	8[寄16+位移16] <=数8	0xC0	10
算术右移	SAR	8[寄32+位移32]<=数8	0xC0	10
算术右移	SAR	16[寄16+位移16]<=数16	0xC1	10
算术右移	SAR	16[寄32+位移32]<=数16	0xC1	10
算术右移	SAR	32[寄16+位移16]<=数32	0xC1	10
算术右移	SAR	32[寄32+位移32]<=数32	0xC1	10
逻辑左移	SHL	寄8<=寄:计数08	0xD2	11
逻辑左移	SHL	寄16<=寄:计数08	0xD3	11
逻辑左移	SHL	寄32<=寄:计数08	0xD3	11

逻辑左移	SHL	寄8<=数:1	0xD0	11
逻辑左移	SHL	寄16<=数:1	0xD1	11
逻辑左移	SHL	寄32<=数:1	0xD1	11
逻辑左移	SHL	寄8<=数8	0xC0	11
逻辑左移	SHL	寄16<=数8	0xC1	11
逻辑左移	SHL	寄32<=数8	0xC1	11
逻辑左移	SHL	8[寄16]<=寄:计数08	0xD2	0
逻辑左移	SHL	8[寄32] <=寄:计数08	0xD2	0
逻辑左移	SHL	16[寄16] <=寄:计数08	0xD3	0
逻辑左移	SHL	16[寄32] <=寄:计数08	0xD3	0
逻辑左移	SHL	32[寄16] <=寄:计数08	0xD3	0
逻辑左移	SHL	32[寄32] <=寄:计数08	0xD3	0
逻辑左移	SHL	8[寄16+位移8]<=寄:计数	0xD2	1
逻辑左移	SHL	8[寄32+位移8] <=寄:计数	0xD2	1
逻辑左移	SHL	16[寄16+位移8] <=寄:计	0xD3	1
逻辑左移	SHL	16[寄32+位移8] <=寄:计	0xD3	1
逻辑左移	SHL	32[寄16+位移8] <=寄:计	0xD3	1
逻辑左移	SHL	32[寄32+位移8] <=寄:计	0xD3	1
逻辑左移	SHL	8[寄16+位移16]<=寄:计数	0xD2	10
逻辑左移	SHL	8[寄32+位移32] <=寄:计	0xD2	10
逻辑左移	SHL	16[寄16+位移16] <=寄:计	0xD3	10
逻辑左移	SHL	16[寄32+位移32] <=寄:计	0xD3	10
逻辑左移	SHL	32[寄16+位移16] <=寄:计	0xD3	10
逻辑左移	SHL	32[寄32+位移32] <=寄:计	0xD3	10
逻辑左移	SHL	8[寄16] <=数:1	0xD0	0
逻辑左移	SHL	8[寄32] <=数:1	0xD0	0
逻辑左移	SHL	16[寄16] <=数:1	0xD1	0
逻辑左移	SHL	16[寄32] <=数:1	0xD1	0
逻辑左移	SHL	32[寄16] <=数:1	0xD1	0
逻辑左移	SHL	32[寄32] <=数:1	0xD1	0
逻辑左移	SHL	8[寄16] <=数8	0xC0	0
逻辑左移	SHL	8[寄32]<=数8	0xC0	0
逻辑左移	SHL	16[寄16]<=数16	0xC1	0
逻辑左移	SHL	16[寄32]<=数16	0xC1	0
逻辑左移	SHL	32[寄16]<=数32	0xC1	0
逻辑左移	SHL	32[寄32]<=数32	0xC1	0
逻辑左移	SHL	8[寄16+位移8] <=数:1	0xD0	1
逻辑左移	SHL	8[寄32+位移8] <=数:1	0xD0	1
逻辑左移	SHL	16[寄16+位移8] <=数:1	0xD1	1
逻辑左移	SHL	16[寄32+位移8] <=数:1	0xD1	1
逻辑左移	SHL	32[寄16+位移8] <=数:1	0xD1	1
逻辑左移	SHL	32[寄32+位移8] <=数:1	0xD1	1

逻辑左移	SHL	8[寄16+位移8] <=数8	0xC0	1
逻辑左移	SHL	8[寄32+位移8] <=数8	0xC0	1
逻辑左移	SHL	16[寄16+位移8] <=数16	0xC1	1
逻辑左移	SHL	16[寄32+位移8] <=数16	0xC1	1
逻辑左移	SHL	32[寄16+位移8] <=数32	0xC1	1
逻辑左移	SHL	32[寄32+位移8] <=数32	0xC1	1
逻辑左移	SHL	8[寄16+位移16] <=数:1	0xD0	10
逻辑左移	SHL	8[寄32+位移32] <=数:1	0xD0	10
逻辑左移	SHL	16[寄16+位移16] <=数:1	0xD1	10
逻辑左移	SHL	16[寄32+位移32] <=数:1	0xD1	10
逻辑左移	SHL	32[寄16+位移16] <=数:1	0xD1	10
逻辑左移	SHL	32[寄32+位移32] <=数:1	0xD1	10
逻辑左移	SHL	8[寄16+位移16] <=数8	0xC0	10
逻辑左移	SHL	8[寄32+位移32] <=数8	0xC0	10
逻辑左移	SHL	16[寄16+位移16] <=数16	0xC1	10
逻辑左移	SHL	16[寄32+位移32] <=数16	0xC1	10
逻辑左移	SHL	32[寄16+位移16] <=数32	0xC1	10
逻辑左移	SHL	32[寄32+位移32] <=数32	0xC1	10
逻辑右移	SHR	寄8<=寄:计数08	0xD2	11
逻辑右移	SHR	寄16<=寄:计数08	0xD3	11
逻辑右移	SHR	寄32<=寄:计数08	0xD3	11
逻辑右移	SHR	寄8<=数:1	0xD0	11
逻辑右移	SHR	寄16<=数:1	0xD1	11
逻辑右移	SHR	寄32<=数:1	0xD1	11
逻辑右移	SHR	寄8<=数8	0xC0	11
逻辑右移	SHR	寄16<=数8	0xC1	11
逻辑右移	SHR	寄32<=数8	0xC1	11
逻辑右移	SHR	8[寄16] <=寄:计数08	0xD2	0
逻辑右移	SHR	8[寄32] <=寄:计数08	0xD2	0
逻辑右移	SHR	16[寄16] <=寄:计数08	0xD3	0
逻辑右移	SHR	16[寄32] <=寄:计数08	0xD3	0
逻辑右移	SHR	32[寄16] <=寄:计数08	0xD3	0
逻辑右移	SHR	32[寄32] <=寄:计数08	0xD3	0
逻辑右移	SHR	8[寄16+位移8] <=寄:计数	0xD2	1
逻辑右移	SHR	8[寄32+位移8] <=寄:计数	0xD2	1
逻辑右移	SHR	16[寄16+位移8] <=寄:计	0xD3	1
逻辑右移	SHR	16[寄32+位移8] <=寄:计	0xD3	1
逻辑右移	SHR	32[寄16+位移8] <=寄:计	0xD3	1
逻辑右移	SHR	32[寄32+位移8] <=寄:计	0xD3	1
逻辑右移	SHR	8[寄16+位移16] <=寄:计数	0xD2	10
逻辑右移	SHR	8[寄32+位移32] <=寄:计	0xD2	10
逻辑右移	SHR	16[寄16+位移16] <=寄:计	0xD3	10

逻辑右移	SHR	16[寄32+位移32] <=寄:计	0xD3	10
逻辑右移	SHR	32[寄16+位移16] <=寄:计	0xD3	10
逻辑右移	SHR	32[寄32+位移32] <=寄:计	0xD3	10
逻辑右移	SHR	8[寄16] <=数:1	0xD0	0
逻辑右移	SHR	8[寄32] <=数:1	0xD0	0
逻辑右移	SHR	16[寄16] <=数:1	0xD1	0
逻辑右移	SHR	16[寄32] <=数:1	0xD1	0
逻辑右移	SHR	32[寄16] <=数:1	0xD1	0
逻辑右移	SHR	32[寄32] <=数:1	0xD1	0
逻辑右移	SHR	8[寄16] <=数8	0xC0	0
逻辑右移	SHR	8[寄32]<=数8	0xC0	0
逻辑右移	SHR	16[寄16]<=数16	0xC1	0
逻辑右移	SHR	16[寄32]<=数16	0xC1	0
逻辑右移	SHR	32[寄16]<=数32	0xC1	0
逻辑右移	SHR	32[寄32]<=数32	0xC1	0
逻辑右移	SHR	8[寄16+位移8] <=数:1	0xD0	1
逻辑右移	SHR	8[寄32+位移8] <=数:1	0xD0	1
逻辑右移	SHR	16[寄16+位移8] <=数:1	0xD1	1
逻辑右移	SHR	16[寄32+位移8] <=数:1	0xD1	1
逻辑右移	SHR	32[寄16+位移8] <=数:1	0xD1	1
逻辑右移	SHR	32[寄32+位移8] <=数:1	0xD1	1
逻辑右移	SHR	8[寄16+位移8] <=数8	0xC0	1
逻辑右移	SHR	8[寄32+位移8]<=数8	0xC0	1
逻辑右移	SHR	16[寄16+位移8]<=数16	0xC1	1
逻辑右移	SHR	16[寄32+位移8]<=数16	0xC1	1
逻辑右移	SHR	32[寄16+位移8]<=数32	0xC1	1
逻辑右移	SHR	32[寄32+位移8]<=数32	0xC1	1
逻辑右移	SHR	8[寄16+位移16] <=数:1	0xD0	10
逻辑右移	SHR	8[寄32+位移32] <=数:1	0xD0	10
逻辑右移	SHR	16[寄16+位移16] <=数:1	0xD1	10
逻辑右移	SHR	16[寄32+位移32] <=数:1	0xD1	10
逻辑右移	SHR	32[寄16+位移16] <=数:1	0xD1	10
逻辑右移	SHR	32[寄32+位移32] <=数:1	0xD1	10
逻辑右移	SHR	8[寄16+位移16] <=数8	0xC0	10
逻辑右移	SHR	8[寄32+位移32]<=数8	0xC0	10
逻辑右移	SHR	16[寄16+位移16]<=数16	0xC1	10
逻辑右移	SHR	16[寄32+位移32]<=数16	0xC1	10
逻辑右移	SHR	32[寄16+位移16]<=数32	0xC1	10
逻辑右移	SHR	32[寄32+位移32]<=数32	0xC1	10
借位减	SBB	寄:累加08<=数8	0x1C	无
借位减	SBB	寄:累加16<=数16	0x1D	无
借位减	SBB	寄:累加32<=数32	0x1D	无

借位减	SBB	寄8=>寄8	0x18	11
借位减	SBB	寄16=>寄16	0x19	11
借位减	SBB	寄32=>寄32	0x19	11
借位减	SBB	寄8<=寄8	0x1A	11
借位减	SBB	寄16<=寄16	0x1B	11
借位减	SBB	寄32<=寄32	0x1B	11
借位减	SBB	寄8<=[寄16]	0x1A	0
借位减	SBB	寄8<=[寄32]	0x1A	0
借位减	SBB	寄16<=[寄16]	0x1B	0
借位减	SBB	寄16<=[寄32]	0x1B	0
借位减	SBB	寄32<=[寄16]	0x1B	0
借位减	SBB	寄32<=[寄32]	0x1B	0
借位减	SBB	寄8<=[寄16+位移8]	0x1A	1
借位减	SBB	寄8<=[寄32+位移8]	0x1A	1
借位减	SBB	寄16<=[寄16+位移8]	0x1B	1
借位减	SBB	寄16<=[寄32+位移8]	0x1B	1
借位减	SBB	寄32<=[寄16+位移8]	0x1B	1
借位减	SBB	寄32<=[寄32+位移8]	0x1B	1
借位减	SBB	寄8<=[寄16+位移16]	0x1A	10
借位减	SBB	寄8<=[寄32+位移32]	0x1A	10
借位减	SBB	寄16<=[寄16+位移16]	0x1B	10
借位减	SBB	寄16<=[寄32+位移32]	0x1B	10
借位减	SBB	寄32<=[寄16+位移16]	0x1B	10
借位减	SBB	寄32<=[寄32+位移32]	0x1B	10
借位减	SBB	寄16<=数8	0x83	11
借位减	SBB	寄32<=数8	0x83	11
借位减	SBB	寄8<=数8	0x80	11
借位减	SBB	寄16<=数16	0x81	11
借位减	SBB	寄32<=数32	0x81	11
借位减	SBB	寄8=>[寄16]	0x18	0
借位减	SBB	寄8=>[寄32]	0x18	0
借位减	SBB	寄16=>[寄16]	0x19	0
借位减	SBB	寄16=>[寄32]	0x19	0
借位减	SBB	寄32=>[寄16]	0x19	0
借位减	SBB	寄32=>[寄32]	0x19	0
借位减	SBB	寄8=>[寄16+位移8]	0x18	1
借位减	SBB	寄8=>[寄32+位移8]	0x18	1
借位减	SBB	寄16=>[寄16+位移8]	0x19	1
借位减	SBB	寄16=>[寄32+位移8]	0x19	1
借位减	SBB	寄32=>[寄16+位移8]	0x19	1
借位减	SBB	寄32=>[寄32+位移8]	0x19	1
借位减	SBB	寄8=>[寄16+位移16]	0x18	10

借位减	SBB	寄8=>[寄32+位移32]	0x18	10
借位减	SBB	寄16=>[寄16+位移16]	0x19	10
借位减	SBB	寄16=> [寄32+位移32]	0x19	10
借位减	SBB	寄32=> [寄16+位移16]	0x19	10
借位减	SBB	寄32=> [寄32+位移32]	0x19	10
借位减	SBB	8[寄16]<=数8	0x83	0
借位减	SBB	8[寄32]<=数8	0x83	0
借位减	SBB	8[寄16]<=数8	0x80	0
借位减	SBB	8[寄32]<=数8	0x80	0
借位减	SBB	16[寄16]<=数16	0x81	0
借位减	SBB	16[寄32]<=数16	0x81	0
借位减	SBB	32[寄16]<=数32	0x81	0
借位减	SBB	32[寄32]<=数32	0x81	0
借位减	SBB	8[寄16+位移8]<=数8	0x83	1
借位减	SBB	8[寄32+位移8]<=数8	0x83	1
借位减	SBB	8[寄16+位移8]<=数8	0x80	1
借位减	SBB	8[寄32+位移8]<=数8	0x80	1
借位减	SBB	16[寄16+位移8]<=数16	0x81	1
借位减	SBB	16[寄32+位移8]<=数16	0x81	1
借位减	SBB	32[寄16+位移8]<=数32	0x81	1
借位减	SBB	32[寄32+位移8]<=数32	0x81	1
借位减	SBB	8[寄16+位移16]<=数8	0x83	10
借位减	SBB	8[寄32+位移32]<=数8	0x83	10
借位减	SBB	8[寄16+位移16]<=数8	0x80	10
借位减	SBB	8[寄32+位移32]<=数8	0x80	10
借位减	SBB	16[寄16+位移16]<=数16	0x81	10
借位减	SBB	16[寄32+位移32]<=数16	0x81	10
借位减	SBB	32[寄16+位移16]<=数32	0x81	10
借位减	SBB	32[寄32+位移32]<=数32	0x81	10
扫描字节串	SCASB	无	0xAE	无
扫描字符串	SCASW	无	0xAF	无
扫描双字符串	SCASD	无	0xAF	无
溢出置位	SETO	寄8	0x0F90	11
不溢出置位	SETNO	寄8	0x0F91	11
低于置位	SETB	寄8	0x0F92	11
不低于置位	SETNB	寄8	0x0F93	11
相等置位	SETE	寄8	0x0F94	11
不等置位	SETNE	寄8	0x0F95	11
不高于置位	SETNA	寄8	0x0F96	11
高于置位	SETA	寄8	0x0F97	11
负号置位	SETS	寄8	0x0F98	11
非负置位	SETNS	寄8	0x0F99	11

奇偶置位	SETP	寄8	0x0F9A	11
非奇偶置位	SETNP	寄8	0x0F9B	11
小于置位	SETL	寄8	0x0F9C	11
不小于置位	SETNL	寄8	0x0F9D	11
不大于置位	SETNG	寄8	0x0F9E	11
大于置位	SETG	寄8	0x0F9F	11
溢出置位	SETO	8[寄16]	0x0F90	0
溢出置位	SETO	8[寄32]	0x0F90	0
不溢出置位	SETNO	8[寄16]	0x0F91	0
不溢出置位	SETNO	8[寄32]	0x0F91	0
低于置位	SETB	8[寄16]	0x0F92	0
低于置位	SETB	8[寄32]	0x0F92	0
不低于置位	SETNB	8[寄16]	0x0F93	0
不低于置位	SETNB	8[寄32]	0x0F93	0
相等置位	SETE	8[寄16]	0x0F94	0
相等置位	SETE	8[寄32]	0x0F94	0
不等置位	SETNE	8[寄16]	0x0F95	0
不等置位	SETNE	8[寄32]	0x0F95	0
不高于置位	SETNA	8[寄16]	0x0F96	0
不高于置位	SETNA	8[寄32]	0x0F96	0
高于置位	SETA	8[寄16]	0x0F97	0
高于置位	SETA	8[寄32]	0x0F97	0
负号置位	SETS	8[寄16]	0x0F98	0
负号置位	SETS	8[寄32]	0x0F98	0
非负置位	SETNS	8[寄16]	0x0F99	0
非负置位	SETNS	8[寄32]	0x0F99	0
奇偶置位	SETP	8[寄16]	0x0F9A	0
奇偶置位	SETP	8[寄32]	0x0F9A	0
非奇偶置位	SETNP	8[寄16]	0x0F9B	0
非奇偶置位	SETNP	8[寄32]	0x0F9B	0
小于置位	SETL	8[寄16]	0x0F9C	0
小于置位	SETL	8[寄32]	0x0F9C	0
不小于置位	SETNL	8[寄16]	0x0F9D	0
不小于置位	SETNL	8[寄32]	0x0F9D	0
不大于置位	SETNG	8[寄16]	0x0F9E	0
不大于置位	SETNG	8[寄32]	0x0F9E	0
大于置位	SETG	8[寄16]	0x0F9F	0
大于置位	SETG	8[寄32]	0x0F9F	0
溢出置位	SETO	8[寄16+位移8]	0x0F90	1
溢出置位	SETO	8[寄32+位移8]	0x0F90	1
不溢出置位	SETNO	8[寄16+位移8]	0x0F91	1
不溢出置位	SETNO	8[寄32+位移8]	0x0F91	1

低于置位	SETB	8[寄16+位移8]	0x0F92	1
低于置位	SETB	8[寄32+位移8]	0x0F92	1
不低于置位	SETNB	8[寄16+位移8]	0x0F93	1
不低于置位	SETNB	8[寄32+位移8]	0x0F93	1
相等置位	SETE	8[寄16+位移8]	0x0F94	1
相等置位	SETE	8[寄32+位移8]	0x0F94	1
不等置位	SETNE	8[寄16+位移8]	0x0F95	1
不等置位	SETNE	8[寄32+位移8]	0x0F95	1
不高于置位	SETNA	8[寄16+位移8]	0x0F96	1
不高于置位	SETNA	8[寄32+位移8]	0x0F96	1
高于置位	SETA	8[寄16+位移8]	0x0F97	1
高于置位	SETA	8[寄32+位移8]	0x0F97	1
负号置位	SETS	8[寄16+位移8]	0x0F98	1
负号置位	SETS	8[寄32+位移8]	0x0F98	1
非负置位	SETNS	8[寄16+位移8]	0x0F99	1
非负置位	SETNS	8[寄32+位移8]	0x0F99	1
奇偶置位	SETP	8[寄16+位移8]	0x0F9A	1
奇偶置位	SETP	8[寄32+位移8]	0x0F9A	1
非奇偶置位	SETNP	8[寄16+位移8]	0x0F9B	1
非奇偶置位	SETNP	8[寄32+位移8]	0x0F9B	1
小于置位	SETL	8[寄16+位移8]	0x0F9C	1
小于置位	SETL	8[寄32+位移8]	0x0F9C	1
不小于置位	SETNL	8[寄16+位移8]	0x0F9D	1
不小于置位	SETNL	8[寄32+位移8]	0x0F9D	1
不大于置位	SETNG	8[寄16+位移8]	0x0F9E	1
不大于置位	SETNG	8[寄32+位移8]	0x0F9E	1
大于置位	SETG	8[寄16+位移8]	0x0F9F	1
大于置位	SETG	8[寄32+位移8]	0x0F9F	1
溢出置位	SETO	8[寄16+位移16]	0x0F90	10
溢出置位	SETO	8[寄32+位移32]	0x0F90	10
不溢出置位	SETNO	8[寄16+位移16]	0x0F91	10
不溢出置位	SETNO	8[寄32+位移32]	0x0F91	10
低于置位	SETB	8[寄16+位移16]	0x0F92	10
低于置位	SETB	8[寄32+位移32]	0x0F92	10
不低于置位	SETNB	8[寄16+位移16]	0x0F93	10
不低于置位	SETNB	8[寄32+位移32]	0x0F93	10
相等置位	SETE	8[寄16+位移16]	0x0F94	10
相等置位	SETE	8[寄32+位移32]	0x0F94	10
不等置位	SETNE	8[寄16+位移16]	0x0F95	10
不等置位	SETNE	8[寄32+位移32]	0x0F95	10
不高于置位	SETNA	8[寄16+位移16]	0x0F96	10
不高于置位	SETNA	8[寄32+位移32]	0x0F96	10

高于置位	SETA	8[寄16+位移16]	0x0F97	10
高于置位	SETA	8[寄32+位移32]	0x0F97	10
负号置位	SETS	8[寄16+位移16]	0x0F98	10
负号置位	SETS	8[寄32+位移32]	0x0F98	10
非负置位	SETNS	8[寄16+位移16]	0x0F99	10
非负置位	SETNS	8[寄32+位移32]	0x0F99	10
奇偶置位	SETP	8[寄16+位移16]	0x0F9A	10
奇偶置位	SETP	8[寄32+位移32]	0x0F9A	10
非奇偶置位	SETNP	8[寄16+位移16]	0x0F9B	10
非奇偶置位	SETNP	8[寄32+位移32]	0x0F9B	10
小于置位	SETL	8[寄16+位移16]	0x0F9C	10
小于置位	SETL	8[寄32+位移32]	0x0F9C	10
不小于置位	SETNL	8[寄16+位移16]	0x0F9D	10
不小于置位	SETNL	8[寄32+位移32]	0x0F9D	10
不大于置位	SETNG	8[寄16+位移16]	0x0F9E	10
不大于置位	SETNG	8[寄32+位移32]	0x0F9E	10
大于置位	SETG	8[寄16+位移16]	0x0F9F	10
大于置位	SETG	8[寄32+位移32]	0x0F9F	10
保存全局描述符	SGDT	[寄16]	0x0F01	0
保存全局描述符	SGDT	[寄32]	0x0F01	0
保存全局描述符	SGDT	[寄16+位移8]	0x0F01	1
保存全局描述符	SGDT	[寄32+位移8]	0x0F01	1
保存全局描述符	SGDT	[寄16+位移16]	0x0F01	10
保存全局描述符	SGDT	[寄32+位移32]	0x0F01	10
保存中断描述符	SIDT	[寄16]	0x0F01	0
保存中断描述符	SIDT	[寄32]	0x0F01	0
保存中断描述符	SIDT	[寄16+位移8]	0x0F01	1
保存中断描述符	SIDT	[寄32+位移8]	0x0F01	1
保存中断描述符	SIDT	[寄16+位移16]	0x0F01	10
保存中断描述符	SIDT	[寄32+位移32]	0x0F01	10
双精度左移	SHLD	寄16=>寄16<=寄:计数08	0x0FA5	11
双精度左移	SHLD	寄32=>寄32<=寄:计数08	0x0FA5	11
双精度左移	SHLD	寄16=>寄16<=数8	0x0FA4	11
双精度左移	SHLD	寄32=>寄32<=数8	0x0FA4	11
双精度左移	SHLD	寄16=>[寄16]<=寄:计数	0x0FA5	0
双精度左移	SHLD	寄16=>[寄32]<=寄:计数	0x0FA5	0
双精度左移	SHLD	寄32=>[寄16]<=寄:计数	0x0FA5	0
双精度左移	SHLD	寄32=>[寄32]<=寄:计数	0x0FA5	0
双精度左移	SHLD	寄16=>[寄16+位移	0x0FA5	1
双精度左移	SHLD	寄16=>[寄32+位移	0x0FA5	1
双精度左移	SHLD	寄32=>[寄16+位移	0x0FA5	1
双精度左移	SHLD	寄32=>[寄32+位移	0x0FA5	1

双精度左移	SHLD	寄16=>[寄16+位移16]<=	0x0FA5	10
双精度左移	SHLD	寄16=>[寄32+位移32]<=	0x0FA5	10
双精度左移	SHLD	寄32=>[寄16+位移16]<=	0x0FA5	10
双精度左移	SHLD	寄32=>[寄32+位移32]<=	0x0FA5	10
双精度左移	SHLD	寄16=>[寄16]<=数8	0x0FA4	0
双精度左移	SHLD	寄16=>[寄32]<=数8	0x0FA4	0
双精度左移	SHLD	寄32=>[寄16]<=数8	0x0FA4	0
双精度左移	SHLD	寄32=>[寄32]<=数8	0x0FA4	0
双精度左移	SHLD	寄16=>[寄16+位移8]<=数	0x0FA4	1
双精度左移	SHLD	寄16=>[寄32+位移8]<=数	0x0FA4	1
双精度左移	SHLD	寄32=>[寄16+位移8]<=数	0x0FA4	1
双精度左移	SHLD	寄32=>[寄32+位移8]<=数	0x0FA4	1
双精度左移	SHLD	寄16=>[寄16+位移16]<=	0x0FA4	10
双精度左移	SHLD	寄16=>[寄32+位移32]<=	0x0FA4	10
双精度左移	SHLD	寄32=>[寄16+位移16]<=	0x0FA4	10
双精度左移	SHLD	寄32=>[寄32+位移32]<=	0x0FA4	10
双精度右移	SHRD	寄16=>寄16<=寄:计数08	0x0FAD	11
双精度右移	SHRD	寄32=>寄32<=寄:计数08	0x0FAD	11
双精度右移	SHRD	寄16=>寄16<=数8	0x0FAC	11
双精度右移	SHRD	寄32=>寄32<=数8	0x0FAC	11
双精度右移	SHRD	寄16=>[寄16]<=寄:计数	0x0FAD	0
双精度右移	SHRD	寄16=>[寄32]<=寄:计数	0x0FAD	0
双精度右移	SHRD	寄32=>[寄16]<=寄:计数	0x0FAD	0
双精度右移	SHRD	寄32=>[寄32]<=寄:计数	0x0FAD	0
双精度右移	SHRD	寄16=>[寄16+位移	0x0FAD	1
双精度右移	SHRD	寄16=>[寄32+位移	0x0FAD	1
双精度右移	SHRD	寄32=>[寄16+位移	0x0FAD	1
双精度右移	SHRD	寄32=>[寄32+位移	0x0FAD	1
双精度右移	SHRD	寄16=>[寄16+位移16]<=	0x0FAD	10
双精度右移	SHRD	寄16=>[寄32+位移32]<=	0x0FAD	10
双精度右移	SHRD	寄32=>[寄16+位移16]<=	0x0FAD	10
双精度右移	SHRD	寄32=>[寄32+位移32]<=	0x0FAD	10
双精度右移	SHRD	寄16=>[寄16]<=数8	0x0FAC	0
双精度右移	SHRD	寄16=>[寄32]<=数8	0x0FAC	0
双精度右移	SHRD	寄32=>[寄16]<=数8	0x0FAC	0
双精度右移	SHRD	寄32=>[寄32]<=数8	0x0FAC	0
双精度右移	SHRD	寄16=>[寄16+位移8]<=数	0x0FAC	1
双精度右移	SHRD	寄16=>[寄32+位移8]<=数	0x0FAC	1
双精度右移	SHRD	寄32=>[寄16+位移8]<=数	0x0FAC	1
双精度右移	SHRD	寄32=>[寄32+位移8]<=数	0x0FAC	1
双精度右移	SHRD	寄16=>[寄16+位移16]<=	0x0FAC	10
双精度右移	SHRD	寄16=>[寄32+位移32]<=	0x0FAC	10

双精度右移	SHRD	寄32=>[寄16+位移16]<=	0x0FAC	10
双精度右移	SHRD	寄32=>[寄32+位移32]<=	0x0FAC	10
保存局部描述符	SLDT	寄16	0x0F00	11
保存局部描述符	SLDT	寄32	0x0F00	11
保存局部描述符	SLDT	[寄16]	0x0F00	0
保存局部描述符	SLDT	[寄32]	0x0F00	0
保存局部描述符	SLDT	[寄16+位移8]	0x0F00	1
保存局部描述符	SLDT	[寄32+位移8]	0x0F00	1
保存局部描述符	SLDT	[寄16+位移16]	0x0F00	10
保存局部描述符	SLDT	[寄32+位移32]	0x0F00	10
	SMI	无	0xF1	无
	SMINT	无	0x0F38	无
	SMINTOLD	无	0x0F7E	无
保存状态字	SMSW	寄16	0x0F01	11
保存状态字	SMSW	寄32	0x0F01	11
保存状态字	SMSW	[寄16]	0x0F01	0
保存状态字	SMSW	[寄32]	0x0F01	0
保存状态字	SMSW	[寄16+位移8]	0x0F01	1
保存状态字	SMSW	[寄32+位移8]	0x0F01	1
保存状态字	SMSW	[寄16+位移16]	0x0F01	10
保存状态字	SMSW	[寄32+位移32]	0x0F01	10
进位设置	STC	无	0xF9	无
方向设置	STD	无	0xFD	无
中断设置	STI	无	0xFB	无
保存字节串	STOSB	无	0xAA	无
保存字串	STOSW	无	0xAB	无
保存双字串	STOSD	无	0xAB	无
保存任务	STR	寄16	0x0F00	11
保存任务	STR	寄32	0x0F00	11
保存任务	STR	[寄16]	0x0F00	0
保存任务	STR	[寄32]	0x0F00	0
保存任务	STR	[寄16+位移8]	0x0F00	1
保存任务	STR	[寄32+位移8]	0x0F00	1
保存任务	STR	[寄16+位移16]	0x0F00	10
保存任务	STR	[寄32+位移32]	0x0F00	10
减	SUB	寄:累加08<=数8	0x2C	无
减	SUB	寄:累加16<=数16	0x2D	无
减	SUB	寄:累加32<=数32	0x2D	无
减	SUB	寄8=>寄8	0x28	11
减	SUB	寄16=>寄16	0x29	11
减	SUB	寄32=>寄32	0x29	11
减	SUB	寄8<=寄8	0x2A	11

減	SUB	寄16<=寄16	0x2B	11
減	SUB	寄32<=寄32	0x2B	11
減	SUB	寄8<= [寄16]	0x2A	0
減	SUB	寄8<=[寄32]	0x2A	0
減	SUB	寄16<=[寄16]	0x2B	0
減	SUB	寄16<=[寄32]	0x2B	0
減	SUB	寄32<= [寄16]	0x2B	0
減	SUB	寄32<=[寄32]	0x2B	0
減	SUB	寄8<= [寄16+位移8]	0x2A	1
減	SUB	寄8<=[寄32+位移8]	0x2A	1
減	SUB	寄16<=[寄16+位移8]	0x2B	1
減	SUB	寄16<=[寄32+位移8]	0x2B	1
減	SUB	寄32<= [寄16+位移8]	0x2B	1
減	SUB	寄32<=[寄32+位移8]	0x2B	1
減	SUB	寄8<= [寄16+位移16]	0x2A	10
減	SUB	寄8<=[寄32+位移32]	0x2A	10
減	SUB	寄16<=[寄16+位移16]	0x2B	10
減	SUB	寄16<=[寄32+位移32]	0x2B	10
減	SUB	寄32<= [寄16+位移16]	0x2B	10
減	SUB	寄32<=[寄32+位移32]	0x2B	10
減	SUB	寄16<=数8	0x83	11
減	SUB	寄32<=数8	0x83	11
減	SUB	寄8<=数8	0x80	11
減	SUB	寄16<=数16	0x81	11
減	SUB	寄32<=数32	0x81	11
減	SUB	寄8=>[寄16]	0x28	0
減	SUB	寄8=>[寄32]	0x28	0
減	SUB	寄16=>[寄16]	0x29	0
減	SUB	寄16=> [寄32]	0x29	0
減	SUB	寄32=> [寄16]	0x29	0
減	SUB	寄32=> [寄32]	0x29	0
減	SUB	寄8=>[寄16+位移8]	0x28	1
減	SUB	寄8=>[寄32+位移8]	0x28	1
減	SUB	寄16=>[寄16+位移8]	0x29	1
減	SUB	寄16=> [寄32+位移8]	0x29	1
減	SUB	寄32=> [寄16+位移8]	0x29	1
減	SUB	寄32=> [寄32+位移8]	0x29	1
減	SUB	寄8=>[寄16+位移16]	0x28	10
減	SUB	寄8=>[寄32+位移32]	0x28	10
減	SUB	寄16=>[寄16+位移16]	0x29	10
減	SUB	寄16=> [寄32+位移32]	0x29	10
減	SUB	寄32=> [寄16+位移16]	0x29	10

减	SUB	寄32=> [寄32+位移32]	0x29	10
减	SUB	8[寄16]<=数8	0x83	0
减	SUB	8[寄32]<=数8	0x83	0
减	SUB	8[寄16]<=数8	0x80	0
减	SUB	8[寄32]<=数8	0x80	0
减	SUB	16[寄16]<=数16	0x81	0
减	SUB	16[寄32]<=数16	0x81	0
减	SUB	32[寄16]<=数32	0x81	0
减	SUB	32[寄32]<=数32	0x81	0
减	SUB	8[寄16+位移8]<=数8	0x83	1
减	SUB	8[寄32+位移8]<=数8	0x83	1
减	SUB	8[寄16+位移8]<=数8	0x80	1
减	SUB	8[寄32+位移8]<=数8	0x80	1
减	SUB	16[寄16+位移8]<=数16	0x81	1
减	SUB	16[寄32+位移8]<=数16	0x81	1
减	SUB	32[寄16+位移8]<=数32	0x81	1
减	SUB	32[寄32+位移8]<=数32	0x81	1
减	SUB	8[寄16+位移16]<=数8	0x83	10
减	SUB	8[寄32+位移32]<=数8	0x83	10
减	SUB	8[寄16+位移16]<=数8	0x80	10
减	SUB	8[寄32+位移32]<=数8	0x80	10
减	SUB	16[寄16+位移16]<=数16	0x81	10
减	SUB	16[寄32+位移32]<=数16	0x81	10
减	SUB	32[寄16+位移16]<=数32	0x81	10
减	SUB	32[寄32+位移32]<=数32	0x81	10
系统调用	SYSCALL	无	0x0F05	无
系统进入	SYSENTER	无	0x0F34	无
系统退出	SYSEXIT	无	0x0F35	无
系统返回	SYSRET	无	0x0F07	无
数测试	TEST	寄:累加08<=数8	0xA8	无
数测试	TEST	寄:累加16<=数16	0xA9	无
数测试	TEST	寄:累加32<=数32	0xA9	无
数测试	TEST	寄8=>寄8	0x84	11
数测试	TEST	寄16=>寄16	0x85	11
数测试	TEST	寄32=>寄32	0x85	11
数测试	TEST	寄8<=数8	0xF6	11
数测试	TEST	寄16<=数16	0xF7	11
数测试	TEST	寄32<=数32	0xF7	11
数测试	TEST	寄8=>[寄16]	0x84	0
数测试	TEST	寄8=>[寄32]	0x84	0
数测试	TEST	寄16=>[寄16]	0x85	0
数测试	TEST	寄16=> [寄32]	0x85	0

数测试	TEST	寄32=> [寄16]	0x85	0
数测试	TEST	寄32=> [寄32]	0x85	0
数测试	TEST	寄8=>[寄16+位移8]	0x84	1
数测试	TEST	寄8=>[寄32+位移8]	0x84	1
数测试	TEST	寄16=>[寄16+位移8]	0x85	1
数测试	TEST	寄16=> [寄32+位移8]	0x85	1
数测试	TEST	寄32=> [寄16+位移8]	0x85	1
数测试	TEST	寄32=> [寄32+位移8]	0x85	1
数测试	TEST	寄8=>[寄16+位移16]	0x84	10
数测试	TEST	寄8=>[寄32+位移32]	0x84	10
数测试	TEST	寄16=>[寄16+位移16]	0x85	10
数测试	TEST	寄16=> [寄32+位移32]	0x85	10
数测试	TEST	寄32=> [寄16+位移16]	0x85	10
数测试	TEST	寄32=> [寄32+位移32]	0x85	10
数测试	TEST	8[寄16]<=数8	0xF6	0
数测试	TEST	8[寄32]<=数8	0xF6	0
数测试	TEST	16[寄16]<=数16	0xF7	0
数测试	TEST	16[寄32]<=数16	0x87	0
数测试	TEST	32[寄16]<=数32	0x87	0
数测试	TEST	32[寄32]<=数32	0x87	0
数测试	TEST	8[寄16+位移8]<=数8	0xF6	1
数测试	TEST	8[寄32+位移8]<=数8	0xF6	1
数测试	TEST	16[寄16+位移8]<=数16	0xF7	1
数测试	TEST	16[寄32+位移8]<=数16	0x87	1
数测试	TEST	32[寄16+位移8]<=数32	0x87	1
数测试	TEST	32[寄32+位移8]<=数32	0x87	1
数测试	TEST	8[寄16+位移16]<=数8	0xF6	10
数测试	TEST	8[寄32+位移32]<=数8	0xF6	10
数测试	TEST	16[寄16+位移16]<=数16	0xF7	10
数测试	TEST	16[寄32+位移32]<=数16	0x87	10
数测试	TEST	32[寄16+位移16]<=数32	0x87	10
数测试	TEST	32[寄32+位移32]<=数32	0x87	10
未定义指令0	UD0	无	0x0FFF	无
未定义指令1	UD1	无	0x0FB9	无
未定义指令2	UD2	无	0x0F0B	无
	UMOV	寄8=>寄8	0x0F10	11
	UMOV	寄16=>寄16	0x0F11	11
	UMOV	寄32=>寄32	0x0F11	11
	UMOV	寄8<=寄8	0x0F12	11
	UMOV	寄16<=寄16	0x0F13	11
	UMOV	寄32<=寄32	0x0F13	11
	UMOV	寄8<=[寄16]	0x0F12	0

	UMOV	寄8<=[寄32]	0x0F12	0
	UMOV	寄16<=[寄16]	0x0F13	0
	UMOV	寄16<=[寄32]	0x0F13	0
	UMOV	寄32<=[寄16]	0x0F13	0
	UMOV	寄32<=[寄32]	0x0F13	0
	UMOV	寄8<=[寄16+位移8]	0x0F12	1
	UMOV	寄8<=[寄32+位移8]	0x0F12	1
	UMOV	寄16<=[寄16+位移8]	0x0F13	1
	UMOV	寄16<=[寄32+位移8]	0x0F13	1
	UMOV	寄32<=[寄16+位移8]	0x0F13	1
	UMOV	寄32<=[寄32+位移8]	0x0F13	1
	UMOV	寄8<=[寄16+位移16]	0x0F12	10
	UMOV	寄8<=[寄32+位移32]	0x0F12	10
	UMOV	寄16<=[寄16+位移16]	0x0F13	10
	UMOV	寄16<=[寄32+位移32]	0x0F13	10
	UMOV	寄32<=[寄16+位移16]	0x0F13	10
	UMOV	寄32<=[寄32+位移32]	0x0F13	10
	UMOV	寄8=>[寄16]	0x0F10	0
	UMOV	寄8=>[寄32]	0x0F10	0
	UMOV	寄16=>[寄16]	0x0F11	0
	UMOV	寄16=>[寄32]	0x0F11	0
	UMOV	寄32=>[寄16]	0x0F11	0
	UMOV	寄32=>[寄32]	0x0F11	0
	UMOV	寄8=>[寄16+位移8]	0x0F10	1
	UMOV	寄8=>[寄32+位移8]	0x0F10	1
	UMOV	寄16=>[寄16+位移8]	0x0F11	1
	UMOV	寄16=>[寄32+位移8]	0x0F11	1
	UMOV	寄32=>[寄16+位移8]	0x0F11	1
	UMOV	寄32=>[寄32+位移8]	0x0F11	1
	UMOV	寄8=>[寄16+位移16]	0x0F10	10
	UMOV	寄8=>[寄32+位移32]	0x0F10	10
	UMOV	寄16=>[寄16+位移16]	0x0F11	10
	UMOV	寄16=>[寄32+位移32]	0x0F11	10
	UMOV	寄32=>[寄16+位移16]	0x0F11	10
	UMOV	寄32=>[寄32+位移32]	0x0F11	10
校验读	VERR	寄16	0x0F00	11
校验读	VERR	[寄16]	0x0F00	0
校验读	VERR	[寄32]	0x0F00	0
校验读	VERR	[寄16+位移8]	0x0F00	1
校验读	VERR	[寄32+位移8]	0x0F00	1
校验读	VERR	[寄16+位移16]	0x0F00	10
校验读	VERR	[寄32+位移32]	0x0F00	10

校验写	VERW	寄16	0x0F00	11
校验写	VERW	[寄16]	0x0F00	0
校验写	VERW	[寄32]	0x0F00	0
校验写	VERW	[寄16+位移8]	0x0F00	1
校验写	VERW	[寄32+位移8]	0x0F00	1
校验写	VERW	[寄16+位移16]	0x0F00	10
校验写	VERW	[寄32+位移32]	0x0F00	10
等	WAIT	无	0x9B	无
回写无效高速缓存	WBINVD	无	0x0F09	无
	WRSHR	寄32	0x0F37	11
	WRSHR	[寄16]	0x0F37	0
	WRSHR	[寄32]	0x0F37	0
	WRSHR	[寄16+位移8]	0x0F37	1
	WRSHR	[寄32+位移8]	0x0F37	1
	WRSHR	[寄16+位移16]	0x0F37	10
	WRSHR	[寄32+位移32]	0x0F37	10
写专用模式	WRMSR	无	0x0F30	无
交换加	XADD	寄8=>寄8	0x0FC0	11
交换加	XADD	寄16=>寄16	0x0FC1	11
交换加	XADD	寄32=>寄32	0x0FC1	11
交换加	XADD	寄8=>[寄16]	0x0FC0	0
交换加	XADD	寄8=>[寄32]	0x0FC0	0
交换加	XADD	寄16=>[寄16]	0x0FC1	0
交换加	XADD	寄16=>[寄32]	0x0FC1	0
交换加	XADD	寄32=>[寄16]	0x0FC1	0
交换加	XADD	寄32=>[寄32]	0x0FC1	0
交换加	XADD	寄8=>[寄16+位移8]	0x0FC0	1
交换加	XADD	寄8=>[寄32+位移8]	0x0FC0	1
交换加	XADD	寄16=>[寄16+位移8]	0x0FC1	1
交换加	XADD	寄16=>[寄32+位移8]	0x0FC1	1
交换加	XADD	寄32=>[寄16+位移8]	0x0FC1	1
交换加	XADD	寄32=>[寄32+位移8]	0x0FC1	1
交换加	XADD	寄8=>[寄16+位移16]	0x0FC0	10
交换加	XADD	寄8=>[寄32+位移32]	0x0FC0	10
交换加	XADD	寄16=>[寄16+位移16]	0x0FC1	10
交换加	XADD	寄16=>[寄32+位移32]	0x0FC1	10
交换加	XADD	寄32=>[寄16+位移16]	0x0FC1	10
交换加	XADD	寄32=>[寄32+位移32]	0x0FC1	10
	XBTS	寄16=>寄16	0x0FA6	11
	XBTS	寄32=>寄32	0x0FA6	11
	XBTS	寄16<=[寄16]	0x0FA6	0
	XBTS	寄16<=[寄32]	0x0FA6	0

	XBTS	寄32<=[寄16]	0x0FA6	0
	XBTS	寄32<=[寄32]	0x0FA6	0
	XBTS	寄16<=[寄16+位移8]	0x0FA6	1
	XBTS	寄16<=[寄32+位移8]	0x0FA6	1
	XBTS	寄32<=[寄16+位移8]	0x0FA6	1
	XBTS	寄32<=[寄32+位移8]	0x0FA6	1
	XBTS	寄16<=[寄16+位移16]	0x0FA6	10
	XBTS	寄16<=[寄32+位移32]	0x0FA6	10
	XBTS	寄32<=[寄16+位移16]	0x0FA6	10
	XBTS	寄32<=[寄32+位移32]	0x0FA6	10
交换	XCHG	寄16<=寄:累加16	0x90	90
交换	XCHG	寄32<=寄:累加32	0x90	90
交换	XCHG	寄16=>寄:累加16	0x90	90
交换	XCHG	寄32=>寄:累加32	0x90	90
交换	XCHG	寄8=>寄8	0x86	11
交换	XCHG	寄16=>寄16	0x87	11
交换	XCHG	寄32=>寄32	0x87	11
交换	XCHG	寄8<=寄8	0x86	11
交换	XCHG	寄16<=寄16	0x87	11
交换	XCHG	寄32<=寄32	0x87	11
交换	XCHG	寄8<=[寄16]	0x86	0
交换	XCHG	寄8<=[寄32]	0x86	0
交换	XCHG	寄16<=[寄16]	0x87	0
交换	XCHG	寄16<=[寄32]	0x87	0
交换	XCHG	寄32<=[寄16]	0x87	0
交换	XCHG	寄32<=[寄32]	0x87	0
交换	XCHG	寄8<=[寄16+位移8]	0x86	1
交换	XCHG	寄8<=[寄32+位移8]	0x86	1
交换	XCHG	寄16<=[寄16+位移8]	0x87	1
交换	XCHG	寄16<=[寄32+位移8]	0x87	1
交换	XCHG	寄32<=[寄16+位移8]	0x87	1
交换	XCHG	寄32<=[寄32+位移8]	0x87	1
交换	XCHG	寄8<=[寄16+位移16]	0x86	10
交换	XCHG	寄8<=[寄32+位移32]	0x86	10
交换	XCHG	寄16<=[寄16+位移16]	0x87	10
交换	XCHG	寄16<=[寄32+位移32]	0x87	10
交换	XCHG	寄32<=[寄16+位移16]	0x87	10
交换	XCHG	寄32<=[寄32+位移32]	0x87	10
交换	XCHG	寄8=>[寄16]	0x86	0
交换	XCHG	寄8=>[寄32]	0x86	0
交换	XCHG	寄16=>[寄16]	0x87	0
交换	XCHG	寄16=>[寄32]	0x87	0

交换	XCHG	寄32=>[寄16]	0x87	0
交换	XCHG	寄32=>[寄32]	0x87	0
交换	XCHG	寄8=>[寄16+位移8]	0x86	1
交换	XCHG	寄8=>[寄32+位移8]	0x86	1
交换	XCHG	寄16=>[寄16+位移8]	0x87	1
交换	XCHG	寄16=>[寄32+位移8]	0x87	1
交换	XCHG	寄32=>[寄16+位移8]	0x87	1
交换	XCHG	寄32=>[寄32+位移8]	0x87	1
交换	XCHG	寄8=>[寄16+位移16]	0x86	10
交换	XCHG	寄8=>[寄32+位移32]	0x86	10
交换	XCHG	寄16=>[寄16+位移16]	0x87	10
交换	XCHG	寄16=>[寄32+位移32]	0x87	10
交换	XCHG	寄32=>[寄16+位移16]	0x87	10
交换	XCHG	寄32=>[寄32+位移32]	0x87	10
换码	XLAT	无	0xD7	无
异或	XOR	寄:累加08<=数8	0x0C	无
异或	XOR	寄:累加16<=数16	0x0D	无
异或	XOR	寄:累加32<=数32	0x0D	无
异或	XOR	寄8=>寄8	0x30	11
异或	XOR	寄16=>寄16	0x31	11
异或	XOR	寄32=>寄32	0x31	11
异或	XOR	寄8<=寄8	0x32	11
异或	XOR	寄16<=寄16	0x33	11
异或	XOR	寄32<=寄32	0x33	11
异或	XOR	寄8<= [寄16]	0x32	0
异或	XOR	寄8<=[寄32]	0x32	0
异或	XOR	寄16<=[寄16]	0x33	0
异或	XOR	寄16<=[寄32]	0x33	0
异或	XOR	寄32<= [寄16]	0x33	0
异或	XOR	寄32<=[寄32]	0x33	0
异或	XOR	寄8<= [寄16+位移8]	0x32	1
异或	XOR	寄8<=[寄32+位移8]	0x32	1
异或	XOR	寄16<=[寄16+位移8]	0x33	1
异或	XOR	寄16<=[寄32+位移8]	0x33	1
异或	XOR	寄32<= [寄16+位移8]	0x33	1
异或	XOR	寄32<=[寄32+位移8]	0x33	1
异或	XOR	寄8<= [寄16+位移16]	0x32	10
异或	XOR	寄8<=[寄32+位移32]	0x32	10
异或	XOR	寄16<=[寄16+位移16]	0x33	10
异或	XOR	寄16<=[寄32+位移32]	0x33	10
异或	XOR	寄32<= [寄16+位移16]	0x33	10
异或	XOR	寄32<=[寄32+位移32]	0x33	10

异或	XOR	寄16<=数8	0x83	11
异或	XOR	寄32<=数8	0x83	11
异或	XOR	寄8<=数8	0x80	11
异或	XOR	寄16<=数16	0x81	11
异或	XOR	寄32<=数32	0x81	11
异或	XOR	寄8=>[寄16]	0x30	0
异或	XOR	寄8=>[寄32]	0x30	0
异或	XOR	寄16=>[寄16]	0x31	0
异或	XOR	寄16=> [寄32]	0x31	0
异或	XOR	寄32=> [寄16]	0x31	0
异或	XOR	寄32=> [寄32]	0x31	0
异或	XOR	寄8=>[寄16+位移8]	0x30	1
异或	XOR	寄8=>[寄32+位移8]	0x30	1
异或	XOR	寄16=>[寄16+位移8]	0x31	1
异或	XOR	寄16=> [寄32+位移8]	0x31	1
异或	XOR	寄32=> [寄16+位移8]	0x31	1
异或	XOR	寄32=> [寄32+位移8]	0x31	1
异或	XOR	寄8=>[寄16+位移16]	0x30	10
异或	XOR	寄8=>[寄32+位移32]	0x30	10
异或	XOR	寄16=>[寄16+位移16]	0x31	10
异或	XOR	寄16=> [寄32+位移32]	0x31	10
异或	XOR	寄32=> [寄16+位移16]	0x31	10
异或	XOR	寄32=> [寄32+位移32]	0x31	10
异或	XOR	8[寄16]<=数8	0x83	0
异或	XOR	8[寄32]<=数8	0x83	0
异或	XOR	8[寄16]<=数8	0x80	0
异或	XOR	8[寄32]<=数8	0x80	0
异或	XOR	16[寄16]<=数16	0x81	0
异或	XOR	16[寄32]<=数16	0x81	0
异或	XOR	32[寄16]<=数32	0x81	0
异或	XOR	32[寄32]<=数32	0x81	0
异或	XOR	8[寄16+位移8]<=数8	0x83	1
异或	XOR	8[寄32+位移8]<=数8	0x83	1
异或	XOR	8[寄16+位移8]<=数8	0x80	1
异或	XOR	8[寄32+位移8]<=数8	0x80	1
异或	XOR	16[寄16+位移8]<=数16	0x81	1
异或	XOR	16[寄32+位移8]<=数16	0x81	1
异或	XOR	32[寄16+位移8]<=数32	0x81	1
异或	XOR	32[寄32+位移8]<=数32	0x81	1
异或	XOR	8[寄16+位移16]<=数8	0x83	10
异或	XOR	8[寄32+位移32]<=数8	0x83	10
异或	XOR	8[寄16+位移16]<=数8	0x80	10

[illegible]

浮点加	FADD	32[寄32+位移32]	0xD8	10
浮点加	FADD	64[寄16+位移16]	0xDC	10
浮点加	FADD	64[寄32+位移32]	0xDC	10
浮点加	FADD	浮寄	0xD8C0	90
浮点加出栈	FADDP	浮寄	0xDEC0	90
浮点加载十数	FBLD	[寄16]	0xDF	0
浮点加载十数	FBLD	80[寄16]	0xDF	0
浮点加载十数	FBLD	[寄32]	0xDF	0
浮点加载十数	FBLD	80[寄32]	0xDF	0
浮点加载十数	FBLD	[寄16+位移8]	0xDF	1
浮点加载十数	FBLD	80[寄16+位移8]	0xDF	1
浮点加载十数	FBLD	[寄32+位移8]	0xDF	1
浮点加载十数	FBLD	80[寄32+位移8]	0xDF	1
浮点加载十数	FBLD	[寄16+位移16]	0xDF	10
浮点加载十数	FBLD	80[寄16+位移16]	0xDF	10
浮点加载十数	FBLD	[寄32+位移32]	0xDF	10
浮点加载十数	FBLD	80[寄32+位移32]	0xDF	10
浮点保存十数出栈	FBSTP	[寄16]	0xDF	0
浮点保存十数出栈	FBSTP	80[寄16]	0xDF	0
浮点保存十数出栈	FBSTP	[寄32]	0xDF	0
浮点保存十数出栈	FBSTP	80[寄32]	0xDF	0
浮点保存十数出栈	FBSTP	[寄16+位移8]	0xDF	1
浮点保存十数出栈	FBSTP	80[寄16+位移8]	0xDF	1
浮点保存十数出栈	FBSTP	[寄32+位移8]	0xDF	1
浮点保存十数出栈	FBSTP	80[寄32+位移8]	0xDF	1
浮点保存十数出栈	FBSTP	[寄16+位移16]	0xDF	10
浮点保存十数出栈	FBSTP	80[寄16+位移16]	0xDF	10
浮点保存十数出栈	FBSTP	[寄32+位移32]	0xDF	10
浮点保存十数出栈	FBSTP	80[寄32+位移32]	0xDF	10
浮点正负求反	FCHS	无	0xD9E0	无
浮点检查错误清除	FCLEX	无	0x9BDBE2	无
浮点低于传送	FCMOVB	浮寄	0xDAC0	90
浮点不高于传送	FCMOVBE	浮寄	0xDAD0	90
浮点相等传送	FCMOVE	浮寄	0xDAC8	90
浮点不低于传送	FCMOVNB	浮寄	0xDBC0	90
浮点高于传送	FCMOVNBE	浮寄	0xDBD0	90
浮点不等传送	FCMOVNE	浮寄	0xDBC8	90
浮点有序传送	FCMOVNU	浮寄	0xDBD8	90
浮点无序传送	FCMOVU	浮寄	0xDAD8	90
浮点比较	FCOM	32[寄16]	0xD8	0
浮点比较	FCOM	32[寄32]	0xD8	0
浮点比较	FCOM	64[寄16]	0xDC	0

浮点比较	FCOM	64[寄32]	0xDC	0
浮点比较	FCOM	32[寄16+位移8]	0xD8	1
浮点比较	FCOM	32[寄32+位移8]	0xD8	1
浮点比较	FCOM	64[寄16+位移8]	0xDC	1
浮点比较	FCOM	64[寄32+位移8]	0xDC	1
浮点比较	FCOM	32[寄16+位移16]	0xD8	10
浮点比较	FCOM	32[寄32+位移32]	0xD8	10
浮点比较	FCOM	64[寄16+位移16]	0xDC	10
浮点比较	FCOM	64[寄32+位移32]	0xDC	10
浮点比较	FCOM	浮寄	0xD8D0	90
浮点比较出栈	FCOMP	32[寄16]	0xD8	0
浮点比较出栈	FCOMP	32[寄32]	0xD8	0
浮点比较出栈	FCOMP	64[寄16]	0xDC	0
浮点比较出栈	FCOMP	64[寄32]	0xDC	0
浮点比较出栈	FCOMP	32[寄16+位移8]	0xD8	1
浮点比较出栈	FCOMP	32[寄32+位移8]	0xD8	1
浮点比较出栈	FCOMP	64[寄16+位移8]	0xDC	1
浮点比较出栈	FCOMP	64[寄32+位移8]	0xDC	1
浮点比较出栈	FCOMP	32[寄16+位移16]	0xD8	10
浮点比较出栈	FCOMP	32[寄32+位移32]	0xD8	10
浮点比较出栈	FCOMP	64[寄16+位移16]	0xDC	10
浮点比较出栈	FCOMP	64[寄32+位移32]	0xDC	10
浮点比较出栈	FCOMP	浮寄	0xD8D0	90
浮点比较出栈二	FCOMPP	无	0xDE9	无
浮点比较加载标志	FCOMI	浮寄	0xDBF0	90
浮点比较加载标志出栈	FCOMIP	浮寄	0xDFF0	90
浮点余弦	FCOS	无	0xD9FF	无
浮点栈针减一	FDECSTP	无	0xD9F6	无
浮点检查禁止中断	FDISI	无	0x9BDBE1	无
浮点除	FDIV	32[寄16]	0xD8	0
浮点除	FDIV	32[寄32]	0xD8	0
浮点除	FDIV	64[寄16]	0xDC	0
浮点除	FDIV	64[寄32]	0xDC	0
浮点除	FDIV	32[寄16+位移8]	0xD8	1
浮点除	FDIV	32[寄32+位移8]	0xD8	1
浮点除	FDIV	64[寄16+位移8]	0xDC	1
浮点除	FDIV	64[寄32+位移8]	0xDC	1
浮点除	FDIV	32[寄16+位移16]	0xD8	10
浮点除	FDIV	32[寄32+位移32]	0xD8	10
浮点除	FDIV	64[寄16+位移16]	0xDC	10
浮点除	FDIV	64[寄32+位移32]	0xDC	10
浮点除	FDIV	浮寄	0xD8F0	90

浮点除出栈	FDIVP	浮寄	0xDEFF8	90
浮点反除	FDIVR	32[寄16]	0xD8	0
浮点反除	FDIVR	32[寄32]	0xD8	0
浮点反除	FDIVR	64[寄16]	0xDC	0
浮点反除	FDIVR	64[寄32]	0xDC	0
浮点反除	FDIVR	32[寄16+位移8]	0xD8	1
浮点反除	FDIVR	32[寄32+位移8]	0xD8	1
浮点反除	FDIVR	64[寄16+位移8]	0xDC	1
浮点反除	FDIVR	64[寄32+位移8]	0xDC	1
浮点反除	FDIVR	32[寄16+位移16]	0xD8	10
浮点反除	FDIVR	32[寄32+位移32]	0xD8	10
浮点反除	FDIVR	64[寄16+位移16]	0xDC	10
浮点反除	FDIVR	64[寄32+位移32]	0xDC	10
浮点反除	FDIVR	浮寄	0xD8F8	90
浮点反除出栈	FDIVRP	浮寄	0xDEFF0	90
浮点检查禁止中断二	FENI	无	0x9BDBE0	无
浮点释放	FFREE	浮寄	0xDDC0	90
浮点释放出栈	FFREEP	浮寄	0xDDF0	90
浮点加整数	FIADD	32[寄16]	0xDA	0
浮点加整数	FIADD	32[寄32]	0xDA	0
浮点加整数	FIADD	16[寄16]	0xDE	0
浮点加整数	FIADD	16[寄32]	0xDE	0
浮点加整数	FIADD	32[寄16+位移8]	0xDA	1
浮点加整数	FIADD	32[寄32+位移8]	0xDA	1
浮点加整数	FIADD	16[寄16+位移8]	0xDE	1
浮点加整数	FIADD	16[寄32+位移8]	0xDE	1
浮点加整数	FIADD	32[寄16+位移16]	0xDA	10
浮点加整数	FIADD	32[寄32+位移32]	0xDA	10
浮点加整数	FIADD	16[寄16+位移16]	0xDE	10
浮点加整数	FIADD	16[寄32+位移32]	0xDE	10
浮点比较整数	FICOM	32[寄16]	0xDA	0
浮点比较整数	FICOM	32[寄32]	0xDA	0
浮点比较整数	FICOM	16[寄16]	0xDE	0
浮点比较整数	FICOM	16[寄32]	0xDE	0
浮点比较整数	FICOM	32[寄16+位移8]	0xDA	1
浮点比较整数	FICOM	32[寄32+位移8]	0xDA	1
浮点比较整数	FICOM	16[寄16+位移8]	0xDE	1
浮点比较整数	FICOM	16[寄32+位移8]	0xDE	1
浮点比较整数	FICOM	32[寄16+位移16]	0xDA	10
浮点比较整数	FICOM	32[寄32+位移32]	0xDA	10
浮点比较整数	FICOM	16[寄16+位移16]	0xDE	10
浮点比较整数	FICOM	16[寄32+位移32]	0xDE	10

浮点比较整数出栈	FICOMP	32[寄16]	0xDA	0
浮点比较整数出栈	FICOMP	32[寄32]	0xDA	0
浮点比较整数出栈	FICOMP	16[寄16]	0xDE	0
浮点比较整数出栈	FICOMP	16[寄32]	0xDE	0
浮点比较整数出栈	FICOMP	32[寄16+位移8]	0xDA	1
浮点比较整数出栈	FICOMP	32[寄32+位移8]	0xDA	1
浮点比较整数出栈	FICOMP	16[寄16+位移8]	0xDE	1
浮点比较整数出栈	FICOMP	16[寄32+位移8]	0xDE	1
浮点比较整数出栈	FICOMP	32[寄16+位移16]	0xDA	10
浮点比较整数出栈	FICOMP	32[寄32+位移32]	0xDA	10
浮点比较整数出栈	FICOMP	16[寄16+位移16]	0xDE	10
浮点比较整数出栈	FICOMP	16[寄32+位移32]	0xDE	10
浮点除整数	FIDIV	32[寄16]	0xDA	0
浮点除整数	FIDIV	32[寄32]	0xDA	0
浮点除整数	FIDIV	16[寄16]	0xDE	0
浮点除整数	FIDIV	16[寄32]	0xDE	0
浮点除整数	FIDIV	32[寄16+位移8]	0xDA	1
浮点除整数	FIDIV	32[寄32+位移8]	0xDA	1
浮点除整数	FIDIV	16[寄16+位移8]	0xDE	1
浮点除整数	FIDIV	16[寄32+位移8]	0xDE	1
浮点除整数	FIDIV	32[寄16+位移16]	0xDA	10
浮点除整数	FIDIV	32[寄32+位移32]	0xDA	10
浮点除整数	FIDIV	16[寄16+位移16]	0xDE	10
浮点除整数	FIDIV	16[寄32+位移32]	0xDE	10
浮点反除	FIDIVR	32[寄16]	0xDA	0
浮点反除	FIDIVR	32[寄32]	0xDA	0
浮点反除	FIDIVR	16[寄16]	0xDE	0
浮点反除	FIDIVR	16[寄32]	0xDE	0
浮点反除	FIDIVR	32[寄16+位移8]	0xDA	1
浮点反除	FIDIVR	32[寄32+位移8]	0xDA	1
浮点反除	FIDIVR	16[寄16+位移8]	0xDE	1
浮点反除	FIDIVR	16[寄32+位移8]	0xDE	1
浮点反除	FIDIVR	32[寄16+位移16]	0xDA	10
浮点反除	FIDIVR	32[寄32+位移32]	0xDA	10
浮点反除	FIDIVR	16[寄16+位移16]	0xDE	10
浮点反除	FIDIVR	16[寄32+位移32]	0xDE	10
浮点加载整数	FILD	32[寄16]	0xDB	0
浮点加载整数	FILD	32[寄32]	0xDB	0
浮点加载整数	FILD	16[寄16]	0xDF	0
浮点加载整数	FILD	16[寄32]	0xDF	0
浮点加载整数	FILD	64[寄16]	0xDF	0
浮点加载整数	FILD	64[寄32]	0xDF	0

浮点加载整数	FILD	32[寄16+位移8]	0xDB	1
浮点加载整数	FILD	32[寄32+位移8]	0xDB	1
浮点加载整数	FILD	16[寄16+位移8]	0xDF	1
浮点加载整数	FILD	16[寄32+位移8]	0xDF	1
浮点加载整数	FILD	64[寄16+位移8]	0xDF	1
浮点加载整数	FILD	64[寄32+位移8]	0xDF	1
浮点加载整数	FILD	32[寄16+位移16]	0xDB	10
浮点加载整数	FILD	32[寄32+位移32]	0xDB	10
浮点加载整数	FILD	16[寄16+位移16]	0xDF	10
浮点加载整数	FILD	16[寄32+位移32]	0xDF	10
浮点加载整数	FILD	64[寄16+位移16]	0xDF	10
浮点加载整数	FILD	64[寄32+位移32]	0xDF	10
浮点乘整数	FIMUL	32[寄16]	0xDA	0
浮点乘整数	FIMUL	32[寄32]	0xDA	0
浮点乘整数	FIMUL	16[寄16]	0xDE	0
浮点乘整数	FIMUL	16[寄32]	0xDE	0
浮点乘整数	FIMUL	32[寄16+位移8]	0xDA	1
浮点乘整数	FIMUL	32[寄32+位移8]	0xDA	1
浮点乘整数	FIMUL	16[寄16+位移8]	0xDE	1
浮点乘整数	FIMUL	16[寄32+位移8]	0xDE	1
浮点乘整数	FIMUL	32[寄16+位移16]	0xDA	10
浮点乘整数	FIMUL	32[寄32+位移32]	0xDA	10
浮点乘整数	FIMUL	16[寄16+位移16]	0xDE	10
浮点乘整数	FIMUL	16[寄32+位移32]	0xDE	10
浮点栈针加一	FINCSTP	无	0xD9F7	无
浮点检查初始化	FINIT	无	0x9BDBE3	无
浮点保存整数	FIST	32[寄16]	0xDB	0
浮点保存整数	FIST	32[寄32]	0xDB	0
浮点保存整数	FIST	16[寄16]	0xDF	0
浮点保存整数	FIST	16[寄32]	0xDF	0
浮点保存整数	FIST	32[寄16+位移8]	0xDB	1
浮点保存整数	FIST	32[寄32+位移8]	0xDB	1
浮点保存整数	FIST	16[寄16+位移8]	0xDF	1
浮点保存整数	FIST	16[寄32+位移8]	0xDF	1
浮点保存整数	FIST	32[寄16+位移16]	0xDB	10
浮点保存整数	FIST	32[寄32+位移32]	0xDB	10
浮点保存整数	FIST	16[寄16+位移16]	0xDF	10
浮点保存整数	FIST	16[寄32+位移32]	0xDF	10
浮点保存整数出栈	FISTP	32[寄16]	0xDB	0
浮点保存整数出栈	FISTP	32[寄32]	0xDB	0
浮点保存整数出栈	FISTP	16[寄16]	0xDF	0
浮点保存整数出栈	FISTP	16[寄32]	0xDF	0

浮点保存整数出栈	FISTP	64[寄16]	0xDF	0
浮点保存整数出栈	FISTP	64[寄32]	0xDF	0
浮点保存整数出栈	FISTP	32[寄16+位移8]	0xDB	1
浮点保存整数出栈	FISTP	32[寄32+位移8]	0xDB	1
浮点保存整数出栈	FISTP	16[寄16+位移8]	0xDF	1
浮点保存整数出栈	FISTP	16[寄32+位移8]	0xDF	1
浮点保存整数出栈	FISTP	64[寄16+位移8]	0xDF	1
浮点保存整数出栈	FISTP	64[寄32+位移8]	0xDF	1
浮点保存整数出栈	FISTP	32[寄16+位移16]	0xDB	10
浮点保存整数出栈	FISTP	32[寄32+位移32]	0xDB	10
浮点保存整数出栈	FISTP	16[寄16+位移16]	0xDF	10
浮点保存整数出栈	FISTP	16[寄32+位移32]	0xDF	10
浮点保存整数出栈	FISTP	64[寄16+位移16]	0xDF	10
浮点保存整数出栈	FISTP	64[寄32+位移32]	0xDF	10
	FISTTP	32[寄16]	0xDD	0
	FISTTP	32[寄32]	0xDD	0
	FISTTP	16[寄16]	0xDB	0
	FISTTP	16[寄32]	0xDB	0
	FISTTP	64[寄16]	0xDF	0
	FISTTP	64[寄32]	0xDF	0
	FISTTP	32[寄16+位移8]	0xDB	1
	FISTTP	32[寄32+位移8]	0xDB	1
	FISTTP	16[寄16+位移8]	0xDF	1
	FISTTP	16[寄32+位移8]	0xDF	1
	FISTTP	64[寄16+位移8]	0xDF	1
	FISTTP	64[寄32+位移8]	0xDF	1
	FISTTP	32[寄16+位移16]	0xDB	10
	FISTTP	32[寄32+位移32]	0xDB	10
	FISTTP	16[寄16+位移16]	0xDF	10
	FISTTP	16[寄32+位移32]	0xDF	10
	FISTTP	64[寄16+位移16]	0xDF	10
	FISTTP	64[寄32+位移32]	0xDF	10
浮点减整数	FISUB	32[寄16]	0xDA	0
浮点减整数	FISUB	32[寄32]	0xDA	0
浮点减整数	FISUB	16[寄16]	0xDE	0
浮点减整数	FISUB	16[寄32]	0xDE	0
浮点减整数	FISUB	32[寄16+位移8]	0xDA	1
浮点减整数	FISUB	32[寄32+位移8]	0xDA	1
浮点减整数	FISUB	16[寄16+位移8]	0xDE	1
浮点减整数	FISUB	16[寄32+位移8]	0xDE	1
浮点减整数	FISUB	32[寄16+位移16]	0xDA	10
浮点减整数	FISUB	32[寄32+位移32]	0xDA	10

浮点减整数	FISUB	16[寄16+位移16]	0xDE	10
浮点减整数	FISUB	16[寄32+位移32]	0xDE	10
浮点反减整数	FISUBR	32[寄16]	0xDA	0
浮点反减整数	FISUBR	32[寄32]	0xDA	0
浮点反减整数	FISUBR	16[寄16]	0xDE	0
浮点反减整数	FISUBR	16[寄32]	0xDE	0
浮点反减整数	FISUBR	32[寄16+位移8]	0xDA	1
浮点反减整数	FISUBR	32[寄32+位移8]	0xDA	1
浮点反减整数	FISUBR	16[寄16+位移8]	0xDE	1
浮点反减整数	FISUBR	16[寄32+位移8]	0xDE	1
浮点反减整数	FISUBR	32[寄16+位移16]	0xDA	10
浮点反减整数	FISUBR	32[寄32+位移32]	0xDA	10
浮点反减整数	FISUBR	16[寄16+位移16]	0xDE	10
浮点反减整数	FISUBR	16[寄32+位移32]	0xDE	10
浮点加载数	FLD	32[寄16]	0xD9	0
浮点加载数	FLD	32[寄32]	0xD9	0
浮点加载数	FLD	80[寄16]	0xDB	0
浮点加载数	FLD	80[寄32]	0xDB	0
浮点加载数	FLD	64[寄16]	0xDD	0
浮点加载数	FLD	64[寄32]	0xDD	0
浮点加载数	FLD	32[寄16+位移8]	0xD9	1
浮点加载数	FLD	32[寄32+位移8]	0xD9	1
浮点加载数	FLD	80[寄16+位移8]	0xDB	1
浮点加载数	FLD	80[寄32+位移8]	0xDB	1
浮点加载数	FLD	64[寄16+位移8]	0xDD	1
浮点加载数	FLD	64[寄32+位移8]	0xDD	1
浮点加载数	FLD	32[寄16+位移16]	0xD9	10
浮点加载数	FLD	32[寄32+位移32]	0xD9	10
浮点加载数	FLD	80[寄16+位移16]	0xDB	10
浮点加载数	FLD	80[寄32+位移32]	0xDB	10
浮点加载数	FLD	64[寄16+位移16]	0xDD	10
浮点加载数	FLD	64[寄32+位移32]	0xDD	10
浮点加载数	FLD	浮寄	0xD9C0	90
浮点加载一	FLD1	无	0xD9E8	无
浮点加载控制器	FLDCW	[寄16]	0xD9	0
浮点加载控制器	FLDCW	[寄32]	0xD9	0
浮点加载控制器	FLDCW	[寄16+位移8]	0xD9	1
浮点加载控制器	FLDCW	[寄32+位移8]	0xD9	1
浮点加载控制器	FLDCW	[寄16+位移16]	0xD9	10
浮点加载控制器	FLDCW	[寄32+位移32]	0xD9	10
浮点加载环境	FLDENV	[寄16]	0xD9	0
浮点加载环境	FLDENV	[寄32]	0xD9	0

浮点加载环境	FLDENV	[寄16+位移8]	0xD9	1
浮点加载环境	FLDENV	[寄32+位移8]	0xD9	1
浮点加载环境	FLDENV	[寄16+位移16]	0xD9	10
浮点加载环境	FLDENV	[寄32+位移32]	0xD9	10
浮点加载L2E	FLDL2E	无	0xD9EA	无
浮点加载L2T	FLDL2T	无	0xD9E9	无
浮点加载LG2	FLDLG2	无	0xD9EC	无
浮点加载LN2	FLDLN2	无	0xD9ED	无
浮点加载PI	FLDPI	无	0xD9EB	无
浮点加载零	FLDZ	无	0xD9EE	无
浮点乘	FMUL	32[寄16]	0xD8	0
浮点乘	FMUL	32[寄32]	0xD8	0
浮点乘	FMUL	64[寄16]	0xDC	0
浮点乘	FMUL	64[寄32]	0xDC	0
浮点乘	FMUL	32[寄16+位移8]	0xD8	1
浮点乘	FMUL	32[寄32+位移8]	0xD8	1
浮点乘	FMUL	64[寄16+位移8]	0xDC	1
浮点乘	FMUL	64[寄32+位移8]	0xDC	1
浮点乘	FMUL	32[寄16+位移16]	0xD8	10
浮点乘	FMUL	32[寄32+位移32]	0xD8	10
浮点乘	FMUL	64[寄16+位移16]	0xDC	10
浮点乘	FMUL	64[寄32+位移32]	0xDC	10
浮点乘	FMUL	浮寄	0xD8C8	90
浮点乘出栈	FMULP	浮寄	0xDEC8	90
浮点不检查错误清除	FNCLEX	无	0xDBE2	无
浮点不检查禁止中断	FNDISI	无	0xDBE1	无
浮点不检查禁止中断二	FNENI	无	0xDBE0	无
浮点不检查初始化	FNINIT	无	0xDBE3	无
浮点空	FNOP	无	0xD9D0	无
浮点不检查保存状态	FNSAVE	[寄16]	0xDD	0
浮点不检查保存状态	FNSAVE	[寄32]	0xDD	0
浮点不检查保存状态	FNSAVE	[寄16+位移8]	0xDD	1
浮点不检查保存状态	FNSAVE	[寄32+位移8]	0xDD	1
浮点不检查保存状态	FNSAVE	[寄16+位移16]	0xDD	10
浮点不检查保存状态	FNSAVE	[寄32+位移32]	0xDD	10
浮点不检查保存控制器	FNSTCW	[寄16]	0xD9	0
浮点不检查保存控制器	FNSTCW	[寄32]	0xD9	0
浮点不检查保存控制器	FNSTCW	[寄16+位移8]	0xD9	1
浮点不检查保存控制器	FNSTCW	[寄32+位移8]	0xD9	1
浮点不检查保存控制器	FNSTCW	[寄16+位移16]	0xD9	10
浮点不检查保存控制器	FNSTCW	[寄32+位移32]	0xD9	10
浮点不检查保存环境	FNSTENV	[寄16]	0xD9	0

浮点不检查保存环境	FNSTENV	[寄32]	0xD9	0
浮点不检查保存环境	FNSTENV	[寄16+位移8]	0xD9	1
浮点不检查保存环境	FNSTENV	[寄32+位移8]	0xD9	1
浮点不检查保存环境	FNSTENV	[寄16+位移16]	0xD9	10
浮点不检查保存环境	FNSTENV	[寄32+位移32]	0xD9	10
浮点不检查保存状态器	FNSTSW	[寄16]	0xDD	0
浮点不检查保存状态器	FNSTSW	[寄32]	0xDD	0
浮点不检查保存状态器	FNSTSW	[寄16+位移8]	0xDD	1
浮点不检查保存状态器	FNSTSW	[寄32+位移8]	0xDD	1
浮点不检查保存状态器	FNSTSW	[寄16+位移16]	0xDD	10
浮点不检查保存状态器	FNSTSW	[寄32+位移32]	0xDD	10
浮点部分反正切	FPATAN	无	0xD9F3	无
浮点部分余数	FPREM	无	0xD9F8	无
浮点部分余数二	FPREM1	无	0xD9F5	无
浮点部分正切	FPTAN	无	0xD9F2	无
浮点舍入求整	FRNDINT	无	0xD9FC	无
浮点恢复状态	FRSTOR	[寄16]	0xDD	0
浮点恢复状态	FRSTOR	[寄32]	0xDD	0
浮点恢复状态	FRSTOR	[寄16+位移8]	0xDD	1
浮点恢复状态	FRSTOR	[寄32+位移8]	0xDD	1
浮点恢复状态	FRSTOR	[寄16+位移16]	0xDD	10
浮点恢复状态	FRSTOR	[寄32+位移32]	0xDD	10
浮点检查保存状态	FSAVE	[寄16]	0x9BDD	0
浮点检查保存状态	FSAVE	[寄32]	0x9BDD	0
浮点检查保存状态	FSAVE	[寄16+位移8]	0x9BDD	1
浮点检查保存状态	FSAVE	[寄32+位移8]	0x9BDD	1
浮点检查保存状态	FSAVE	[寄16+位移16]	0x9BDD	10
浮点检查保存状态	FSAVE	[寄32+位移32]	0x9BDD	10
浮点比例运算	FSCALE	无	0xD9FD	无
浮点设置保护	FSETPM	无	0xDBE4	无
浮点正弦	FSIN	无	0xD9FE	无
浮点正余弦	FSINCOS	无	0xD9FB	无
浮点平方根	FSQRT	无	0xD9FA	无
浮点保存	FST	32[寄16]	0xD9	0
浮点保存	FST	32[寄32]	0xD9	0
浮点保存	FST	64[寄16]	0xDD	0
浮点保存	FST	64[寄32]	0xDD	0
浮点保存	FST	32[寄16+位移8]	0xD9	1
浮点保存	FST	32[寄32+位移8]	0xD9	1
浮点保存	FST	64[寄16+位移8]	0xDD	1
浮点保存	FST	64[寄32+位移8]	0xDD	1
浮点保存	FST	32[寄16+位移16]	0xD9	10

浮点保存	FST	32[寄32+位移32]	0xD9	10
浮点保存	FST	64[寄16+位移16]	0xDD	10
浮点保存	FST	64[寄32+位移32]	0xDD	10
浮点保存	FST	浮寄	0xDDD0	90
浮点检查保存控制器	FSTCW	[寄16]	0x9BD9	0
浮点检查保存控制器	FSTCW	[寄32]	0x9BD9	0
浮点检查保存控制器	FSTCW	[寄16+位移8]	0x9BD9	1
浮点检查保存控制器	FSTCW	[寄32+位移8]	0x9BD9	1
浮点检查保存控制器	FSTCW	[寄16+位移16]	0x9BD9	10
浮点检查保存控制器	FSTCW	[寄32+位移32]	0x9BD9	10
浮点检查保存环境	FSTENV	[寄16]	0x9BD9	0
浮点检查保存环境	FSTENV	[寄32]	0x9BD9	0
浮点检查保存环境	FSTENV	[寄16+位移8]	0x9BD9	1
浮点检查保存环境	FSTENV	[寄32+位移8]	0x9BD9	1
浮点检查保存环境	FSTENV	[寄16+位移16]	0x9BD9	10
浮点检查保存环境	FSTENV	[寄32+位移32]	0x9BD9	10
浮点保存出栈	FSTP	32[寄16]	0xD9	0
浮点保存出栈	FSTP	32[寄32]	0xD9	0
浮点保存出栈	FSTP	80[寄16]	0xDB	0
浮点保存出栈	FSTP	80[寄32]	0xDB	0
浮点保存出栈	FSTP	64[寄16]	0xDD	0
浮点保存出栈	FSTP	64[寄32]	0xDD	0
浮点保存出栈	FSTP	32[寄16+位移8]	0xD9	1
浮点保存出栈	FSTP	32[寄32+位移8]	0xD9	1
浮点保存出栈	FSTP	80[寄16+位移8]	0xDB	1
浮点保存出栈	FSTP	80[寄32+位移8]	0xDB	1
浮点保存出栈	FSTP	64[寄16+位移8]	0xDD	1
浮点保存出栈	FSTP	64[寄32+位移8]	0xDD	1
浮点保存出栈	FSTP	32[寄16+位移16]	0xD9	10
浮点保存出栈	FSTP	32[寄32+位移32]	0xD9	10
浮点保存出栈	FSTP	80[寄16+位移16]	0xDB	10
浮点保存出栈	FSTP	80[寄32+位移32]	0xDB	10
浮点保存出栈	FSTP	64[寄16+位移16]	0xDD	10
浮点保存出栈	FSTP	64[寄32+位移32]	0xDD	10
浮点保存出栈	FSTP	浮寄	0xDDD8	90
浮点检查保存状态器	FSTSW	[寄16]	0x9BDD	0
浮点检查保存状态器	FSTSW	[寄32]	0x9BDD	0
浮点检查保存状态器	FSTSW	[寄16+位移8]	0x9BDD	1
浮点检查保存状态器	FSTSW	[寄32+位移8]	0x9BDD	1
浮点检查保存状态器	FSTSW	[寄16+位移16]	0x9BDD	10
浮点检查保存状态器	FSTSW	[寄32+位移32]	0x9BDD	10
浮点减	FSUB	32[寄16]	0xD8	0

浮点减	FSUB	32[寄32]	0xD8	0
浮点减	FSUB	64[寄16]	0xDC	0
浮点减	FSUB	64[寄32]	0xDC	0
浮点减	FSUB	32[寄16+位移8]	0xD8	1
浮点减	FSUB	32[寄32+位移8]	0xD8	1
浮点减	FSUB	64[寄16+位移8]	0xDC	1
浮点减	FSUB	64[寄32+位移8]	0xDC	1
浮点减	FSUB	32[寄16+位移16]	0xD8	10
浮点减	FSUB	32[寄32+位移32]	0xD8	10
浮点减	FSUB	64[寄16+位移16]	0xDC	10
浮点减	FSUB	64[寄32+位移32]	0xDC	10
浮点减	FSUB	浮寄	0xD8E0	90
浮点减出栈	FSUBP	浮寄	0xDDEE8	90
浮点反减	FSUBR	32[寄16]	0xD8	0
浮点反减	FSUBR	32[寄32]	0xD8	0
浮点反减	FSUBR	64[寄16]	0xDC	0
浮点反减	FSUBR	64[寄32]	0xDC	0
浮点反减	FSUBR	32[寄16+位移8]	0xD8	1
浮点反减	FSUBR	32[寄32+位移8]	0xD8	1
浮点反减	FSUBR	64[寄16+位移8]	0xDC	1
浮点反减	FSUBR	64[寄32+位移8]	0xDC	1
浮点反减	FSUBR	32[寄16+位移16]	0xD8	10
浮点反减	FSUBR	32[寄32+位移32]	0xD8	10
浮点反减	FSUBR	64[寄16+位移16]	0xDC	10
浮点反减	FSUBR	64[寄32+位移32]	0xDC	10
浮点反减	FSUBR	浮寄	0xD8E8	90
浮点反减出栈	FSUBRP	浮寄	0xDDEE0	90
浮点比零	FTST	无	0xD9E4	无
浮点无序比较	FUCOM	浮寄	0xDDEE0	90
浮点反比加载标志	FUCOMI	浮寄	0xDBE8	90
浮点反比加载标志出栈	FUCOMIP	浮寄	0xDFE8	90
浮点无序比较出栈	FUCOMP	浮寄	0xDDE8	90
浮点无序比较出栈二	FUCOMPP	无	0xDAE9	无
浮点等	FWAIT	无	0x9B	无
浮点检查	FXAM	无	0xD9E5	无
浮点交换	FXCH	无	0xD9C9	无
浮点交换	FXCH	浮寄	0xD9C8	90
浮点分解	EXTRACT	无	0xD9F4	无
浮点求L2X	FYL2X	无	0xD9F1	无
浮点求L2XP1	FYL2XP1	无	0xD9F9	无

中文名称	英文名称	操作数	操作码	模数
媒体空MMX状态	EMMS	无	0x0F77	无
媒体双字传送	MOVED	媒寄=>寄32	0x0F7E	11
媒体双字传送	MOVED	媒寄<=寄32	0x0F6E	11
媒体双字传送	MOVED	媒寄<=[寄16]	0x0F6E	0
媒体双字传送	MOVED	媒寄<=[寄32]	0x0F6E	0
媒体双字传送	MOVED	媒寄<=[寄16+位移8]	0x0F6E	1
媒体双字传送	MOVED	媒寄<=[寄32+位移8]	0x0F6E	1
媒体双字传送	MOVED	媒寄<=[寄16+位移16]	0x0F6E	10
媒体双字传送	MOVED	媒寄<=[寄32+位移32]	0x0F6E	10
媒体双字传送	MOVED	媒寄=>[寄16]	0x0F7E	0
媒体双字传送	MOVED	媒寄=>[寄32]	0x0F7E	0
媒体双字传送	MOVED	媒寄=>[寄16+位移8]	0x0F7E	1
媒体双字传送	MOVED	媒寄=>[寄32+位移8]	0x0F7E	1
媒体双字传送	MOVED	媒寄=>[寄16+位移16]	0x0F7E	10
媒体双字传送	MOVED	媒寄=>[寄32+位移32]	0x0F7E	10
媒体四字传送	MOVEQ	媒寄=>媒寄	0x0F7F	11
媒体四字传送	MOVEQ	媒寄<=媒寄	0x0F6F	11
媒体四字传送	MOVEQ	媒寄<=[寄16]	0x0F6F	0
媒体四字传送	MOVEQ	媒寄<=[寄32]	0x0F6F	0
媒体四字传送	MOVEQ	媒寄<=[寄16+位移8]	0x0F6F	1
媒体四字传送	MOVEQ	媒寄<=[寄32+位移8]	0x0F6F	1
媒体四字传送	MOVEQ	媒寄<=[寄16+位移16]	0x0F6F	10
媒体四字传送	MOVEQ	媒寄<=[寄32+位移32]	0x0F6F	10
媒体四字传送	MOVEQ	媒寄=>[寄16]	0x0F7F	0
媒体四字传送	MOVEQ	媒寄=>[寄32]	0x0F7F	0
媒体四字传送	MOVEQ	媒寄=>[寄16+位移8]	0x0F7F	1
媒体四字传送	MOVEQ	媒寄=>[寄32+位移8]	0x0F7F	1
媒体四字传送	MOVEQ	媒寄=>[寄16+位移16]	0x0F7F	10
媒体四字传送	MOVEQ	媒寄=>[寄32+位移32]	0x0F7F	10
媒体符号双字压缩	PACKSSDW	媒寄<=媒寄	0x0F6B	11
媒体符号双字压缩	PACKSSDW	媒寄<=[寄16]	0x0F6B	0
媒体符号双字压缩	PACKSSDW	媒寄<=[寄32]	0x0F6B	0
媒体符号双字压缩	PACKSSDW	媒寄<=[寄16+位移8]	0x0F6B	1
媒体符号双字压缩	PACKSSDW	媒寄<=[寄32+位移8]	0x0F6B	1
媒体符号双字压缩	PACKSSDW	媒寄<=[寄16+位移16]	0x0F6B	10
媒体符号双字压缩	PACKSSDW	媒寄<=[寄32+位移32]	0x0F6B	10
媒体符号字压缩	PACKSSWB	媒寄<=媒寄	0x0F63	11
媒体符号字压缩	PACKSSWB	媒寄<=[寄16]	0x0F63	0
媒体符号字压缩	PACKSSWB	媒寄<=[寄32]	0x0F63	0
媒体符号字压缩	PACKSSWB	媒寄<=[寄16+位移8]	0x0F63	1

媒体符号字压缩	PACKSSWB	媒寄<=[寄32+位移8]	0x0F63	1
媒体符号字压缩	PACKSSWB	媒寄<=[寄16+位移16]	0x0F63	10
媒体符号字压缩	PACKSSWB	媒寄<=[寄32+位移32]	0x0F63	10
媒体无符号字压缩	PACKUSWB	媒寄<=媒寄	0x0F67	11
媒体无符号字压缩	PACKUSWB	媒寄<=[寄16]	0x0F67	0
媒体无符号字压缩	PACKUSWB	媒寄<=[寄32]	0x0F67	0
媒体无符号字压缩	PACKUSWB	媒寄<=[寄16+位移8]	0x0F67	1
媒体无符号字压缩	PACKUSWB	媒寄<=[寄32+位移8]	0x0F67	1
媒体无符号字压缩	PACKUSWB	媒寄<=[寄16+位移16]	0x0F67	10
媒体无符号字压缩	PACKUSWB	媒寄<=[寄32+位移32]	0x0F67	10
媒体截断字节加	PADDB	媒寄<=媒寄	0x0FFC	11
媒体截断字节加	PADDB	媒寄<=[寄16]	0x0FFC	0
媒体截断字节加	PADDB	媒寄<=[寄32]	0x0FFC	0
媒体截断字节加	PADDB	媒寄<=[寄16+位移8]	0x0FFC	1
媒体截断字节加	PADDB	媒寄<=[寄32+位移8]	0x0FFC	1
媒体截断字节加	PADDB	媒寄<=[寄16+位移16]	0x0FFC	10
媒体截断字节加	PADDB	媒寄<=[寄32+位移32]	0x0FFC	10
媒体截断字加	PADDW	媒寄<=媒寄	0x0FFD	11
媒体截断字加	PADDW	媒寄<=[寄16]	0x0FFD	0
媒体截断字加	PADDW	媒寄<=[寄32]	0x0FFD	0
媒体截断字加	PADDW	媒寄<=[寄16+位移8]	0x0FFD	1
媒体截断字加	PADDW	媒寄<=[寄32+位移8]	0x0FFD	1
媒体截断字加	PADDW	媒寄<=[寄16+位移16]	0x0FFD	10
媒体截断字加	PADDW	媒寄<=[寄32+位移32]	0x0FFD	10
媒体截断双字加	PADDD	媒寄<=媒寄	0x0FFE	11
媒体截断双字加	PADDD	媒寄<=[寄16]	0x0FFE	0
媒体截断双字加	PADDD	媒寄<=[寄32]	0x0FFE	0
媒体截断双字加	PADDD	媒寄<=[寄16+位移8]	0x0FFE	1
媒体截断双字加	PADDD	媒寄<=[寄32+位移8]	0x0FFE	1
媒体截断双字加	PADDD	媒寄<=[寄16+位移16]	0x0FFE	10
媒体截断双字加	PADDD	媒寄<=[寄32+位移32]	0x0FFE	10
媒体符号饱和字节加	PADDSB	媒寄<=媒寄	0x0FEC	11
媒体符号饱和字节加	PADDSB	媒寄<=[寄16]	0x0FEC	0
媒体符号饱和字节加	PADDSB	媒寄<=[寄32]	0x0FEC	0
媒体符号饱和字节加	PADDSB	媒寄<=[寄16+位移8]	0x0FEC	1
媒体符号饱和字节加	PADDSB	媒寄<=[寄32+位移8]	0x0FEC	1
媒体符号饱和字节加	PADDSB	媒寄<=[寄16+位移16]	0x0FEC	10
媒体符号饱和字节加	PADDSB	媒寄<=[寄32+位移32]	0x0FEC	10
媒体符号饱和字加	PADDSW	媒寄<=媒寄	0x0FED	11
媒体符号饱和字加	PADDSW	媒寄<=[寄16]	0x0FED	0
媒体符号饱和字加	PADDSW	媒寄<=[寄32]	0x0FED	0
媒体符号饱和字加	PADDSW	媒寄<=[寄16+位移8]	0x0FED	1

媒体符号饱和字加	PADDSW	媒寄<=[寄32+位移8]	0x0FED	1
媒体符号饱和字加	PADDSW	媒寄<=[寄16+位移16]	0x0FED	10
媒体符号饱和字加	PADDSW	媒寄<=[寄32+位移32]	0x0FED	10
	PADDSIW	媒寄<=媒寄	0x0F51	11
	PADDSIW	媒寄<=[寄16]	0x0F51	0
	PADDSIW	媒寄<=[寄32]	0x0F51	0
	PADDSIW	媒寄<=[寄16+位移8]	0x0F51	1
	PADDSIW	媒寄<=[寄32+位移8]	0x0F51	1
	PADDSIW	媒寄<=[寄16+位移16]	0x0F51	10
	PADDSIW	媒寄<=[寄32+位移32]	0x0F51	10
媒体无符号饱和字节加	PADDUSB	媒寄<=媒寄	0x0FDC	11
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄16]	0x0FDC	0
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄32]	0x0FDC	0
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄16+位移8]	0x0FDC	1
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄32+位移8]	0x0FDC	1
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄16+位移16]	0x0FDC	10
媒体无符号饱和字节加	PADDUSB	媒寄<=[寄32+位移32]	0x0FDC	10
媒体无符号饱和字加	PADDUSW	媒寄<=媒寄	0x0FDD	11
媒体无符号饱和字加	PADDUSW	媒寄<=[寄16]	0x0FDD	0
媒体无符号饱和字加	PADDUSW	媒寄<=[寄32]	0x0FDD	0
媒体无符号饱和字加	PADDUSW	媒寄<=[寄16+位移8]	0x0FDD	1
媒体无符号饱和字加	PADDUSW	媒寄<=[寄32+位移8]	0x0FDD	1
媒体无符号饱和字加	PADDUSW	媒寄<=[寄16+位移16]	0x0FDD	10
媒体无符号饱和字加	PADDUSW	媒寄<=[寄32+位移32]	0x0FDD	10
媒体与	PAND	媒寄<=媒寄	0x0FDB	11
媒体与	PAND	媒寄<=[寄16]	0x0FDB	0
媒体与	PAND	媒寄<=[寄32]	0x0FDB	0
媒体与	PAND	媒寄<=[寄16+位移8]	0x0FDB	1
媒体与	PAND	媒寄<=[寄32+位移8]	0x0FDB	1
媒体与	PAND	媒寄<=[寄16+位移16]	0x0FDB	10
媒体与	PAND	媒寄<=[寄32+位移32]	0x0FDB	10
媒体与非	PANDN	媒寄<=媒寄	0x0FDF	11
媒体与非	PANDN	媒寄<=[寄16]	0x0FDF	0
媒体与非	PANDN	媒寄<=[寄32]	0x0FDF	0
媒体与非	PANDN	媒寄<=[寄16+位移8]	0x0FDF	1
媒体与非	PANDN	媒寄<=[寄32+位移8]	0x0FDF	1
媒体与非	PANDN	媒寄<=[寄16+位移16]	0x0FDF	10
媒体与非	PANDN	媒寄<=[寄32+位移32]	0x0FDF	10
	PAVEB	媒寄<=媒寄	0x0F50	11
	PAVEB	媒寄<=[寄16]	0x0F50	0
	PAVEB	媒寄<=[寄32]	0x0F50	0
	PAVEB	媒寄<=[寄16+位移8]	0x0F50	1

	PAVEB	媒寄<=[寄32+位移8]	0x0F50	1
	PAVEB	媒寄<=[寄16+位移16]	0x0F50	10
	PAVEB	媒寄<=[寄32+位移32]	0x0F50	10
媒体字节比等	PCMPEQB	媒寄<=媒寄	0x0F74	11
媒体字节比等	PCMPEQB	媒寄<=[寄16]	0x0F74	0
媒体字节比等	PCMPEQB	媒寄<=[寄32]	0x0F74	0
媒体字节比等	PCMPEQB	媒寄<=[寄16+位移8]	0x0F74	1
媒体字节比等	PCMPEQB	媒寄<=[寄32+位移8]	0x0F74	1
媒体字节比等	PCMPEQB	媒寄<=[寄16+位移16]	0x0F74	10
媒体字节比等	PCMPEQB	媒寄<=[寄32+位移32]	0x0F74	10
媒体字比等	PCMPEQW	媒寄<=媒寄	0x0F75	11
媒体字比等	PCMPEQW	媒寄<=[寄16]	0x0F75	0
媒体字比等	PCMPEQW	媒寄<=[寄32]	0x0F75	0
媒体字比等	PCMPEQW	媒寄<=[寄16+位移8]	0x0F75	1
媒体字比等	PCMPEQW	媒寄<=[寄32+位移8]	0x0F75	1
媒体字比等	PCMPEQW	媒寄<=[寄16+位移16]	0x0F75	10
媒体字比等	PCMPEQW	媒寄<=[寄32+位移32]	0x0F75	10
媒体双字比等	PCMPEQD	媒寄<=媒寄	0x0F76	11
媒体双字比等	PCMPEQD	媒寄<=[寄16]	0x0F76	0
媒体双字比等	PCMPEQD	媒寄<=[寄32]	0x0F76	0
媒体双字比等	PCMPEQD	媒寄<=[寄16+位移8]	0x0F76	1
媒体双字比等	PCMPEQD	媒寄<=[寄32+位移8]	0x0F76	1
媒体双字比等	PCMPEQD	媒寄<=[寄16+位移16]	0x0F76	10
媒体双字比等	PCMPEQD	媒寄<=[寄32+位移32]	0x0F76	10
媒体字节比大	PCMPGTB	媒寄<=媒寄	0x0F64	11
媒体字节比大	PCMPGTB	媒寄<=[寄16]	0x0F64	0
媒体字节比大	PCMPGTB	媒寄<=[寄32]	0x0F64	0
媒体字节比大	PCMPGTB	媒寄<=[寄16+位移8]	0x0F64	1
媒体字节比大	PCMPGTB	媒寄<=[寄32+位移8]	0x0F64	1
媒体字节比大	PCMPGTB	媒寄<=[寄16+位移16]	0x0F64	10
媒体字节比大	PCMPGTB	媒寄<=[寄32+位移32]	0x0F64	10
媒体字比大	PCMPGTW	媒寄<=媒寄	0x0F65	11
媒体字比大	PCMPGTW	媒寄<=[寄16]	0x0F65	0
媒体字比大	PCMPGTW	媒寄<=[寄32]	0x0F65	0
媒体字比大	PCMPGTW	媒寄<=[寄16+位移8]	0x0F65	1
媒体字比大	PCMPGTW	媒寄<=[寄32+位移8]	0x0F65	1
媒体字比大	PCMPGTW	媒寄<=[寄16+位移16]	0x0F65	10
媒体字比大	PCMPGTW	媒寄<=[寄32+位移32]	0x0F65	10
媒体双字比大	PCMPGTD	媒寄<=媒寄	0x0F66	11
媒体双字比大	PCMPGTD	媒寄<=[寄16]	0x0F66	0
媒体双字比大	PCMPGTD	媒寄<=[寄32]	0x0F66	0
媒体双字比大	PCMPGTD	媒寄<=[寄16+位移8]	0x0F66	1

媒体双字比大	PCMPGTD	媒寄<=[寄32+位移8]	0x0F66	1
媒体双字比大	PCMPGTD	媒寄<=[寄16+位移16]	0x0F66	10
媒体双字比大	PCMPGTD	媒寄<=[寄32+位移32]	0x0F66	10
	PDISTIB	媒寄<=[寄16]	0x0F54	0
	PDISTIB	媒寄<=[寄32]	0x0F54	0
	PDISTIB	媒寄<=[寄16+位移8]	0x0F54	1
	PDISTIB	媒寄<=[寄32+位移8]	0x0F54	1
	PDISTIB	媒寄<=[寄16+位移16]	0x0F54	10
	PDISTIB	媒寄<=[寄32+位移32]	0x0F54	10
	PMACHRIW	媒寄<=[寄16]	0x0F5E	0
	PMACHRIW	媒寄<=[寄32]	0x0F5E	0
	PMACHRIW	媒寄<=[寄16+位移8]	0x0F5E	1
	PMACHRIW	媒寄<=[寄32+位移8]	0x0F5E	1
	PMACHRIW	媒寄<=[寄16+位移16]	0x0F5E	10
	PMACHRIW	媒寄<=[寄32+位移32]	0x0FF5	10
	PMADDWD	媒寄<=媒寄	0x0FF5	11
	PMADDWD	媒寄<=[寄16]	0x0FF5	0
	PMADDWD	媒寄<=[寄32]	0x0FF5	0
	PMADDWD	媒寄<=[寄16+位移8]	0x0FF5	1
	PMADDWD	媒寄<=[寄32+位移8]	0x0FF5	1
	PMADDWD	媒寄<=[寄16+位移16]	0x0FF5	10
	PMADDWD	媒寄<=[寄32+位移32]	0x0FF5	10
	PMAGW	媒寄<=媒寄	0x0F52	11
	PMAGW	媒寄<=[寄16]	0x0F52	0
	PMAGW	媒寄<=[寄32]	0x0F52	0
	PMAGW	媒寄<=[寄16+位移8]	0x0F52	1
	PMAGW	媒寄<=[寄32+位移8]	0x0F52	1
	PMAGW	媒寄<=[寄16+位移16]	0x0F52	10
	PMAGW	媒寄<=[寄32+位移32]	0x0F52	10
	PMULHRIW	媒寄<=媒寄	0x0F5D	11
	PMULHRIW	媒寄<=[寄16]	0x0F5D	0
	PMULHRIW	媒寄<=[寄32]	0x0F5D	0
	PMULHRIW	媒寄<=[寄16+位移8]	0x0F5D	1
	PMULHRIW	媒寄<=[寄32+位移8]	0x0F5D	1
	PMULHRIW	媒寄<=[寄16+位移16]	0x0F5D	10
	PMULHRIW	媒寄<=[寄32+位移32]	0x0F5D	10
	PMULHRWC	媒寄<=媒寄	0x0F59	11
	PMULHRWC	媒寄<=[寄16]	0x0F59	0
	PMULHRWC	媒寄<=[寄32]	0x0F59	0
	PMULHRWC	媒寄<=[寄16+位移8]	0x0F59	1
	PMULHRWC	媒寄<=[寄32+位移8]	0x0F59	1
	PMULHRWC	媒寄<=[寄16+位移16]	0x0F59	10

	PMULHRWC	媒寄<=[寄32+位移32]	0x0F59	10
	PMULHW	媒寄<=媒寄	0x0FE5	11
	PMULHW	媒寄<=[寄16]	0x0FE5	0
	PMULHW	媒寄<=[寄32]	0x0FE5	0
	PMULHW	媒寄<=[寄16+位移8]	0x0FE5	1
	PMULHW	媒寄<=[寄32+位移8]	0x0FE5	1
	PMULHW	媒寄<=[寄16+位移16]	0x0FE5	10
	PMULHW	媒寄<=[寄32+位移32]	0x0FE5	10
	PMULLW	媒寄<=媒寄	0x0FD5	11
	PMULLW	媒寄<=[寄16]	0x0FD5	0
	PMULLW	媒寄<=[寄32]	0x0FD5	0
	PMULLW	媒寄<=[寄16+位移8]	0x0FD5	1
	PMULLW	媒寄<=[寄32+位移8]	0x0FD5	1
	PMULLW	媒寄<=[寄16+位移16]	0x0FD5	10
	PMULLW	媒寄<=[寄32+位移32]	0x0FD5	10
	PMVGEZB	媒寄<=[寄16]	0x0F5C	0
	PMVGEZB	媒寄<=[寄32]	0x0F5C	0
	PMVGEZB	媒寄<=[寄16+位移8]	0x0F5C	1
	PMVGEZB	媒寄<=[寄32+位移8]	0x0F5C	1
	PMVGEZB	媒寄<=[寄16+位移16]	0x0F5C	10
	PMVGEZB	媒寄<=[寄32+位移32]	0x0F5C	10
	PMVLZB	媒寄<=[寄16]	0x0F5B	0
	PMVLZB	媒寄<=[寄32]	0x0F5B	0
	PMVLZB	媒寄<=[寄16+位移8]	0x0F5B	1
	PMVLZB	媒寄<=[寄32+位移8]	0x0F5B	1
	PMVLZB	媒寄<=[寄16+位移16]	0x0F5B	10
	PMVLZB	媒寄<=[寄32+位移32]	0x0F5B	10
	PMVNZB	媒寄<=[寄16]	0x0F5A	0
	PMVNZB	媒寄<=[寄32]	0x0F5A	0
	PMVNZB	媒寄<=[寄16+位移8]	0x0F5A	1
	PMVNZB	媒寄<=[寄32+位移8]	0x0F5A	1
	PMVNZB	媒寄<=[寄16+位移16]	0x0F5A	10
	PMVNZB	媒寄<=[寄32+位移32]	0x0F5A	10
	PMVZB	媒寄<=[寄16]	0x0F58	0
	PMVZB	媒寄<=[寄32]	0x0F58	0
	PMVZB	媒寄<=[寄16+位移8]	0x0F58	1
	PMVZB	媒寄<=[寄32+位移8]	0x0F58	1
	PMVZB	媒寄<=[寄16+位移16]	0x0F58	10
	PMVZB	媒寄<=[寄32+位移32]	0x0F58	10
媒体或	POR	媒寄<=媒寄	0x0FEB	11
媒体或	POR	媒寄<=[寄16]	0x0FEB	0
媒体或	POR	媒寄<=[寄32]	0x0FEB	0

媒体或	POR	媒寄<=[寄16+位移8]	0x0FEB	1
媒体或	POR	媒寄<=[寄32+位移8]	0x0FEB	1
媒体或	POR	媒寄<=[寄16+位移16]	0x0FEB	10
媒体或	POR	媒寄<=[寄32+位移32]	0x0FEB	10
媒体双字左移	PSLLD	媒寄<=媒寄	0x0FF2	11
媒体双字左移	PSLLD	媒寄<=[寄16]	0x0FF2	0
媒体双字左移	PSLLD	媒寄<=[寄32]	0x0FF2	0
媒体双字左移	PSLLD	媒寄<=[寄16+位移8]	0x0FF2	1
媒体双字左移	PSLLD	媒寄<=[寄32+位移8]	0x0FF2	1
媒体双字左移	PSLLD	媒寄<=[寄16+位移16]	0x0FF2	10
媒体双字左移	PSLLD	媒寄<=[寄32+位移32]	0x0FF2	10
媒体双字左移	PSLLD	媒寄<=数8	0x0F72	11
媒体字左移	PSLLW	媒寄<=媒寄	0x0FF1	11
媒体字左移	PSLLW	媒寄<=[寄16]	0x0FF1	0
媒体字左移	PSLLW	媒寄<=[寄32]	0x0FF1	0
媒体字左移	PSLLW	媒寄<=[寄16+位移8]	0x0FF1	1
媒体字左移	PSLLW	媒寄<=[寄32+位移8]	0x0FF1	1
媒体字左移	PSLLW	媒寄<=[寄16+位移16]	0x0FF1	10
媒体字左移	PSLLW	媒寄<=[寄32+位移32]	0x0FF1	10
媒体字左移	PSLLW	媒寄<=数8	0x0F71	11
媒体四字左移	PSLLQ	媒寄<=媒寄	0x0FF3	11
媒体四字左移	PSLLQ	媒寄<=[寄16]	0x0FF3	0
媒体四字左移	PSLLQ	媒寄<=[寄32]	0x0FF3	0
媒体四字左移	PSLLQ	媒寄<=[寄16+位移8]	0x0FF3	1
媒体四字左移	PSLLQ	媒寄<=[寄32+位移8]	0x0FF3	1
媒体四字左移	PSLLQ	媒寄<=[寄16+位移16]	0x0FF3	10
媒体四字左移	PSLLQ	媒寄<=[寄32+位移32]	0x0FF3	10
媒体四字左移	PSLLQ	媒寄<=数8	0x0F73	11
媒体双字右移	PSRLD	媒寄<=媒寄	0x0FD2	11
媒体双字右移	PSRLD	媒寄<=[寄16]	0x0FD2	0
媒体双字右移	PSRLD	媒寄<=[寄32]	0x0FD2	0
媒体双字右移	PSRLD	媒寄<=[寄16+位移8]	0x0FD2	1
媒体双字右移	PSRLD	媒寄<=[寄32+位移8]	0x0FD2	1
媒体双字右移	PSRLD	媒寄<=[寄16+位移16]	0x0FD2	10
媒体双字右移	PSRLD	媒寄<=[寄32+位移32]	0x0FD2	10
媒体双字右移	PSRLD	媒寄<=数8	0x0F72	11
媒体字右移	PSRLW	媒寄<=媒寄	0x0FD1	11
媒体字右移	PSRLW	媒寄<=[寄16]	0x0FD1	0
媒体字右移	PSRLW	媒寄<=[寄32]	0x0FD1	0
媒体字右移	PSRLW	媒寄<=[寄16+位移8]	0x0FD1	1
媒体字右移	PSRLW	媒寄<=[寄32+位移8]	0x0FD1	1
媒体字右移	PSRLW	媒寄<=[寄16+位移16]	0x0FD1	10

媒体字右移	PSRLW	媒寄<=[寄32+位移32]	0x0FD1	10
媒体字右移	PSRLW	媒寄<=数8	0x0F71	11
媒体四字右移	PSRLQ	媒寄<=媒寄	0x0FD3	11
媒体四字右移	PSRLQ	媒寄<=[寄16]	0x0FD3	0
媒体四字右移	PSRLQ	媒寄<=[寄32]	0x0FD3	0
媒体四字右移	PSRLQ	媒寄<=[寄16+位移8]	0x0FD3	1
媒体四字右移	PSRLQ	媒寄<=[寄32+位移8]	0x0FD3	1
媒体四字右移	PSRLQ	媒寄<=[寄16+位移16]	0x0FD3	10
媒体四字右移	PSRLQ	媒寄<=[寄32+位移32]	0x0FD3	10
媒体四字右移	PSRLQ	媒寄<=数8	0x0F73	11
媒体双字算术右移	PSRAD	媒寄<=媒寄	0x0FE2	11
媒体双字算术右移	PSRAD	媒寄<=[寄16]	0x0FE2	0
媒体双字算术右移	PSRAD	媒寄<=[寄32]	0x0FE2	0
媒体双字算术右移	PSRAD	媒寄<=[寄16+位移8]	0x0FE2	1
媒体双字算术右移	PSRAD	媒寄<=[寄32+位移8]	0x0FE2	1
媒体双字算术右移	PSRAD	媒寄<=[寄16+位移16]	0x0FE2	10
媒体双字算术右移	PSRAD	媒寄<=[寄32+位移32]	0x0FE2	10
媒体双字算术右移	PSRAD	媒寄<=数8	0x0F72	11
媒体字算术右移	PSRAW	媒寄<=媒寄	0x0FE1	11
媒体字算术右移	PSRAW	媒寄<=[寄16]	0x0FE1	0
媒体字算术右移	PSRAW	媒寄<=[寄32]	0x0FE1	0
媒体字算术右移	PSRAW	媒寄<=[寄16+位移8]	0x0FE1	1
媒体字算术右移	PSRAW	媒寄<=[寄32+位移8]	0x0FE1	1
媒体字算术右移	PSRAW	媒寄<=[寄16+位移16]	0x0FE1	10
媒体字算术右移	PSRAW	媒寄<=[寄32+位移32]	0x0FE1	10
媒体字算术右移	PSRAW	媒寄<=数8	0x0F71	11
媒体截断字节减	PSUBB	媒寄<=媒寄	0x0FF8	11
媒体截断字节减	PSUBB	媒寄<=[寄16]	0x0FF8	0
媒体截断字节减	PSUBB	媒寄<=[寄32]	0x0FF8	0
媒体截断字节减	PSUBB	媒寄<=[寄16+位移8]	0x0FF8	1
媒体截断字节减	PSUBB	媒寄<=[寄32+位移8]	0x0FF8	1
媒体截断字节减	PSUBB	媒寄<=[寄16+位移16]	0x0FF8	10
媒体截断字节减	PSUBB	媒寄<=[寄32+位移32]	0x0FF8	10
媒体截断双字减	PSUBD	媒寄<=媒寄	0x0FFA	11
媒体截断双字减	PSUBD	媒寄<=[寄16]	0x0FFA	0
媒体截断双字减	PSUBD	媒寄<=[寄32]	0x0FFA	0
媒体截断双字减	PSUBD	媒寄<=[寄16+位移8]	0x0FFA	1
媒体截断双字减	PSUBD	媒寄<=[寄32+位移8]	0x0FFA	1
媒体截断双字减	PSUBD	媒寄<=[寄16+位移16]	0x0FFA	10
媒体截断双字减	PSUBD	媒寄<=[寄32+位移32]	0x0FFA	10
媒体截断字减,	PSUBW	媒寄<=媒寄	0x0FF9	11
媒体截断字减,	PSUBW	媒寄<=[寄16]	0x0FF9	0

媒体截断字减,	PSUBW	媒寄<=[寄32]	0x0FF9	0
媒体截断字减,	PSUBW	媒寄<=[寄16+位移8]	0x0FF9	1
媒体截断字减,	PSUBW	媒寄<=[寄32+位移8]	0x0FF9	1
媒体截断字减,	PSUBW	媒寄<=[寄16+位移16]	0x0FF9	10
媒体截断字减,	PSUBW	媒寄<=[寄32+位移32]	0x0FF9	10
媒体符号饱和字节减	PSUBSB	媒寄<=媒寄	0x0FE8	11
媒体符号饱和字节减	PSUBSB	媒寄<=[寄16]	0x0FE8	0
媒体符号饱和字节减	PSUBSB	媒寄<=[寄32]	0x0FE8	0
媒体符号饱和字节减	PSUBSB	媒寄<=[寄16+位移8]	0x0FE8	1
媒体符号饱和字节减	PSUBSB	媒寄<=[寄32+位移8]	0x0FE8	1
媒体符号饱和字节减	PSUBSB	媒寄<=[寄16+位移16]	0x0FE8	10
媒体符号饱和字节减	PSUBSB	媒寄<=[寄32+位移32]	0x0FE8	10
媒体符号饱和字减	PSUBSW	媒寄<=媒寄	0x0FE9	11
媒体符号饱和字减	PSUBSW	媒寄<=[寄16]	0x0FE9	0
媒体符号饱和字减	PSUBSW	媒寄<=[寄32]	0x0FE9	0
媒体符号饱和字减	PSUBSW	媒寄<=[寄16+位移8]	0x0FE9	1
媒体符号饱和字减	PSUBSW	媒寄<=[寄32+位移8]	0x0FE9	1
媒体符号饱和字减	PSUBSW	媒寄<=[寄16+位移16]	0x0FE9	10
媒体符号饱和字减	PSUBSW	媒寄<=[寄32+位移32]	0x0FE9	10
	PSUBSIW	媒寄<=媒寄	0x0F55	11
	PSUBSIW	媒寄<=[寄16]	0x0F55	0
	PSUBSIW	媒寄<=[寄32]	0x0F55	0
	PSUBSIW	媒寄<=[寄16+位移8]	0x0F55	1
	PSUBSIW	媒寄<=[寄32+位移8]	0x0F55	1
	PSUBSIW	媒寄<=[寄16+位移16]	0x0F55	10
	PSUBSIW	媒寄<=[寄32+位移32]	0x0F55	10
媒体无符号饱和字节减	PSUBUSB	媒寄<=媒寄	0x0FD8	11
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄16]	0x0FD8	0
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄32]	0x0FD8	0
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄16+位移8]	0x0FD8	1
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄32+位移8]	0x0FD8	1
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄16+位移16]	0x0FD8	10
媒体无符号饱和字节减	PSUBUSB	媒寄<=[寄32+位移32]	0x0FD8	10
媒体无符号饱和字减	PSUBUSW	媒寄<=媒寄	0x0FD9	11
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄16]	0x0FD9	0
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄32]	0x0FD9	0
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄16+位移8]	0x0FD9	1
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄32+位移8]	0x0FD9	1
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄16+位移16]	0x0FD9	10
媒体无符号饱和字减	PSUBUSW	媒寄<=[寄32+位移32]	0x0FD9	10
媒体字节高位解压	PUNPCKHBW	媒寄<=媒寄	0x0F68	11
媒体字节高位解压	PUNPCKHBW	媒寄<=[寄16]	0x0F68	0

媒体字节高位解压	PUNPCKHBW	媒寄<=[寄32]	0x0F68	0
媒体字节高位解压	PUNPCKHBW	媒寄<=[寄16+位移8]	0x0F68	1
媒体字节高位解压	PUNPCKHBW	媒寄<=[寄32+位移8]	0x0F68	1
媒体字节高位解压	PUNPCKHBW	媒寄<=[寄16+位移16]	0x0F68	10
媒体字节高位解压	PUNPCKHBW	媒寄<=[寄32+位移32]	0x0F68	10
媒体字高位解压	PUNPCKHWD	媒寄<=媒寄	0x0F69	11
媒体字高位解压	PUNPCKHWD	媒寄<=[寄16]	0x0F69	0
媒体字高位解压	PUNPCKHWD	媒寄<=[寄32]	0x0F69	0
媒体字高位解压	PUNPCKHWD	媒寄<=[寄16+位移8]	0x0F69	1
媒体字高位解压	PUNPCKHWD	媒寄<=[寄32+位移8]	0x0F69	1
媒体字高位解压	PUNPCKHWD	媒寄<=[寄16+位移16]	0x0F69	10
媒体字高位解压	PUNPCKHWD	媒寄<=[寄32+位移32]	0x0F69	10
媒体双字高位解压	PUNPCKHDQ	媒寄<=媒寄	0x0F6A	11
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄16]	0x0F6A	0
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄32]	0x0F6A	0
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄16+位移8]	0x0F6A	1
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄32+位移8]	0x0F6A	1
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄16+位移16]	0x0F6A	10
媒体双字高位解压	PUNPCKHDQ	媒寄<=[寄32+位移32]	0x0F6A	10
媒体字节低位解压	PUNPCKLBW	媒寄<=媒寄	0x0F60	11
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄16]	0x0F60	0
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄32]	0x0F60	0
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄16+位移8]	0x0F60	1
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄32+位移8]	0x0F60	1
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄16+位移16]	0x0F60	10
媒体字节低位解压	PUNPCKLBW	媒寄<=[寄32+位移32]	0x0F60	10
媒体字低位解压	PUNPCKLWD	媒寄<=媒寄	0x0F61	11
媒体字低位解压	PUNPCKLWD	媒寄<=[寄16]	0x0F61	0
媒体字低位解压	PUNPCKLWD	媒寄<=[寄32]	0x0F61	0
媒体字低位解压	PUNPCKLWD	媒寄<=[寄16+位移8]	0x0F61	1
媒体字低位解压	PUNPCKLWD	媒寄<=[寄32+位移8]	0x0F61	1
媒体字低位解压	PUNPCKLWD	媒寄<=[寄16+位移16]	0x0F61	10
媒体字低位解压	PUNPCKLWD	媒寄<=[寄32+位移32]	0x0F61	10
媒体双字低位解压	PUNPCKLDQ	媒寄<=媒寄	0x0F62	11
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄16]	0x0F62	0
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄32]	0x0F62	0
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄16+位移8]	0x0F62	1
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄32+位移8]	0x0F62	1
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄16+位移16]	0x0F62	10
媒体双字低位解压	PUNPCKLDQ	媒寄<=[寄32+位移32]	0x0F62	10

寄存器1	寄/内器	位移量	立即数	符号	方向	芯片型号	16位	32位
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
1	无	无	10	无	无	Pentium	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	10	无	无	Pentium	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	10	无	3	8086	无	无
无	无	无	10	无	3	8086	无	0x66
无	无	无	10	无	3	386	0x66	无
1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667
1	5	无	无	无	3	386	0x67	0x66
1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
10	3	无	10	有	3	8086	无	0x66
10	3	无	10	有	3	386	0x66	无
10	3	无	10	无	3	8086	无	无
10	3	无	10	无	3	8086	无	0x66
10	3	无	10	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667

1	5	无	无	无	3	386	0x67	0x66
1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
10	5	无	10	有	3	8086	无	0x67
10	5	无	10	有	3	386	0x67	无
10	5	无	10	无	3	8086	无	0x67
10	5	无	10	无	3	386	0x67	无
10	5	无	10	无	3	8086	无	0x6766
10	5	无	10	无	3	386	0x67	0x66
10	5	无	10	无	3	386	0x66	0x67
10	5	无	10	无	3	386	0x6766	无
10	5	9	10	有	3	8086	无	0x67
10	5	9	10	有	3	386	0x67	无
10	5	9	10	无	3	8086	无	0x67
10	5	9	10	无	3	386	0x67	无
10	5	9	10	无	3	8086	无	0x6766
10	5	9	10	无	3	386	0x67	0x66
10	5	9	10	无	3	386	0x66	0x67
10	5	9	10	无	3	386	0x6766	无
10	5	9	10	有	3	8086	无	0x67
10	5	9	10	有	3	386	0x67	无
10	5	9	10	无	3	8086	无	0x67
10	5	9	10	无	3	386	0x67	无
10	5	9	10	无	3	8086	无	0x6766
10	5	9	10	无	3	386	0x67	0x66
10	5	9	10	无	3	386	0x66	0x67
10	5	9	10	无	3	386	0x6766	无
无	否	无	10	无	3	8086	无	无
无	否	无	10	无	3	8086	无	0x66
无	否	无	10	无	3	386	0x66	无

1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667
1	5	无	无	无	3	386	0x67	0x66
1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
0	3	无	10	有	3	8086	无	0x66
0	3	无	10	有	3	386	0x66	无
0	3	无	10	无	3	8086	无	无
0	3	无	10	无	3	8086	无	0x66
0	3	无	10	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667
1	5	无	无	无	3	386	0x67	0x66
1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67

1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
0	5	无	10	有	3	8086	无	0x67
0	5	无	10	有	3	386	0x67	无
0	5	无	10	无	3	8086	无	0x67
0	5	无	10	无	3	386	0x67	无
0	5	无	10	无	3	8086	无	0x6766
0	5	无	10	无	3	386	0x67	0x66
0	5	无	10	无	3	386	0x66	0x67
0	5	无	10	无	3	386	0x6766	无
0	5	9	10	有	3	8086	无	0x67
0	5	9	10	有	3	386	0x67	无
0	5	9	10	无	3	8086	无	0x67
0	5	9	10	无	3	386	0x67	无
0	5	9	10	无	3	8086	无	0x6766
0	5	9	10	无	3	386	0x67	0x66
0	5	9	10	无	3	386	0x66	0x67
0	5	9	10	无	3	386	0x6766	无
0	5	9	10	有	3	8086	无	0x67
0	5	9	10	有	3	386	0x67	无
0	5	9	10	无	3	8086	无	0x67
0	5	9	10	无	3	386	0x67	无
0	5	9	10	无	3	8086	无	0x6766
0	5	9	10	无	3	386	0x67	0x66
0	5	9	10	无	3	386	0x66	0x67
0	5	9	10	无	3	386	0x6766	无
无	否	无	10	无	3	8086	无	无
无	否	无	10	无	3	8086	无	0x66
无	否	无	10	无	3	386	0x66	无
1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	3	无	无	无	3	8086	无	无
1	3	无	无	无	3	8086	无	0x66
1	3	无	无	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667
1	5	无	无	无	3	386	0x67	0x66

1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
100	3	无	10	有	3	8086	无	0x66
100	3	无	10	有	3	386	0x66	无
100	3	无	10	无	3	8086	无	无
100	3	无	10	无	3	8086	无	0x66
100	3	无	10	无	3	386	0x66	无
1	5	无	无	无	3	8086	无	0x67
1	5	无	无	无	3	386	0x67	无
1	5	无	无	无	3	8086	无	0x6667
1	5	无	无	无	3	386	0x67	0x66
1	5	无	无	无	3	386	0x66	0x67
1	5	无	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
1	5	9	无	无	3	8086	无	0x67
1	5	9	无	无	3	386	0x67	无
1	5	9	无	无	3	8086	无	0x6667
1	5	9	无	无	3	386	0x67	0x66
1	5	9	无	无	3	386	0x66	0x67
1	5	9	无	无	3	386	0x6667	无
100	5	无	10	有	3	8086	无	0x67
100	5	无	10	有	3	386	0x67	无
100	5	无	10	无	3	8086	无	0x67
100	5	无	10	无	3	386	0x67	无
100	5	无	10	无	3	8086	无	0x6766

100	5	无	10	无	3	386	0x67	0x66
100	5	无	10	无	3	386	0x66	0x67
100	5	无	10	无	3	386	0x6766	无
100	5	9	10	有	3	8086	无	0x67
100	5	9	10	有	3	386	0x67	无
100	5	9	10	无	3	8086	无	0x67
100	5	9	10	无	3	386	0x67	无
100	5	9	10	无	3	8086	无	0x6766
100	5	9	10	无	3	386	0x67	0x66
100	5	9	10	无	3	386	0x66	0x67
100	5	9	10	无	3	386	0x6766	无
100	5	9	10	有	3	8086	无	0x67
100	5	9	10	有	3	386	0x67	无
100	5	9	10	无	3	8086	无	0x67
100	5	9	10	无	3	386	0x67	无
100	5	9	10	无	3	8086	无	0x6766
100	5	9	10	无	3	386	0x67	0x66
100	5	9	10	无	3	386	0x66	0x67
100	5	9	10	无	3	386	0x6766	无
1	3	无	无	无	无	286	无	无
1	5	无	无	无	无	286	无	0x67
1	5	无	无	无	无	386	0x67	无
1	5	9	无	无	无	286	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	286	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	无	无	无	无	186	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	186	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	186	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66

1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
无	无	无	无	无	无	486	0x66	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
100	3	无	10	无	无	386	无	0x66
100	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
100	5	无	10	无	无	386	无	0x6766

100	5	无	10	无	无	386	0x67	0x66
100	5	无	10	无	无	386	0x66	0x67
100	5	无	10	无	无	386	0x6766	无
100	5	9	10	无	无	386	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
100	5	9	10	无	无	386	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
111	3	无	10	无	无	386	无	0x66
111	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
111	5	无	10	无	无	386	无	0x6766
111	5	无	10	无	无	386	0x67	0x66
111	5	无	10	无	无	386	0x66	0x67
111	5	无	10	无	无	386	0x6766	无
111	5	9	10	无	无	386	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
111	5	9	10	无	无	386	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
110	3	无	10	无	无	386	无	0x66

110	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
110	5	无	10	无	无	386	无	0x6766
110	5	无	10	无	无	386	0x67	0x66
110	5	无	10	无	无	386	0x66	0x67
110	5	无	10	无	无	386	0x6766	无
110	5	9	10	无	无	386	无	0x6766
110	5	9	10	无	无	386	0x67	0x66
110	5	9	10	无	无	386	0x66	0x67
110	5	9	10	无	无	386	0x6766	无
110	5	9	10	无	无	386	无	0x6766
110	5	9	10	无	无	386	0x67	0x66
110	5	9	10	无	无	386	0x66	0x67
110	5	9	10	无	无	386	0x6766	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
101	3	无	10	无	无	386	无	0x66
101	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
101	5	无	10	无	无	386	无	0x6766

101	5	无	10	无	无	386	0x67	0x66
101	5	无	10	无	无	386	0x66	0x67
101	5	无	10	无	无	386	0x6766	无
101	5	9	10	无	无	386	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
101	5	9	10	无	无	386	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
10	3	无	无	无	无	8086	无	0x66
10	3	无	无	无	无	386	0x66	无
10	5	无	无	无	无	8086	无	0x6766
10	5	无	无	无	无	386	0x66	0x67
10	5	无	无	无	无	386	0x67	0x66
10	5	无	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x6766	无
10	5	无	无	无	无	8086	无	0x6766
10	5	无	无	无	无	386	0x66	0x67
10	5	无	无	无	无	386	0x67	0x66
10	5	无	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x6766	无
11	5	无	无	无	无	8086	无	0x6766
11	5	无	无	无	无	386	0x66	0x67
11	5	无	无	无	无	386	0x67	0x66
11	5	无	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x6766

11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x6766
11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x6766	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	12	无	无	8086	无	0x66
无	无	无	12	无	无	386	0x66	无
无	无	无	12	无	无	8086	无	0x66
无	无	无	12	无	无	386	0x66	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	286	无	无
无	无	无	无	无	无	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无

1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
111	3	无	10	有	无	8086	无	0x66
111	3	无	10	有	无	386	0x66	无
111	3	无	10	无	无	8086	无	无
111	3	无	10	无	无	8086	无	0x66
111	3	无	10	无	无	386	0x66	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66

1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
111	5	无	10	有	无	8086	无	0x67
111	5	无	10	有	无	386	0x67	无
111	5	无	10	无	无	8086	无	0x67
111	5	无	10	无	无	386	0x67	无
111	5	无	10	无	无	8086	无	0x6766
111	5	无	10	无	无	386	0x67	0x66
111	5	无	10	无	无	386	0x66	0x67
111	5	无	10	无	无	386	0x6766	无
111	5	9	10	有	无	8086	无	0x67
111	5	9	10	有	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
111	5	9	10	有	无	8086	无	0x67
111	5	9	10	有	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
1	3	无	无	无	无	Pentium	无	无
1	3	无	无	无	无	Pentium	无	0x66
1	3	无	无	无	无	Pentium	0x66	无
1	5	无	无	无	无	Pentium	无	0x67
1	5	无	无	无	无	Pentium	0x67	无
1	5	无	无	无	无	Pentium	无	0x6667
1	5	无	无	无	无	Pentium	0x67	0x66
1	5	无	无	无	无	Pentium	0x66	0x67
1	5	无	无	无	无	Pentium	0x6667	无
1	5	9	无	无	无	Pentium	无	0x67
1	5	9	无	无	无	Pentium	0x67	无
1	5	9	无	无	无	Pentium	无	0x6667
1	5	9	无	无	无	Pentium	0x67	0x66

1	5	9	无	无	无	Pentium	0x66	0x67
1	5	9	无	无	无	Pentium	0x6667	无
1	5	9	无	无	无	Pentium	无	0x67
1	5	9	无	无	无	Pentium	0x67	无
1	5	9	无	无	无	Pentium	无	0x6667
1	5	9	无	无	无	Pentium	0x67	0x66
1	5	9	无	无	无	Pentium	0x66	0x67
1	5	9	无	无	无	Pentium	0x6667	无
1	3	无	无	无	无	486	无	无
1	3	无	无	无	无	486	无	0x66
1	3	无	无	无	无	486	0x66	无
1	5	无	无	无	无	486	无	0x67
1	5	无	无	无	无	486	0x67	无
1	5	无	无	无	无	486	无	0x6667
1	5	无	无	无	无	486	0x67	0x66
1	5	无	无	无	无	486	0x66	0x67
1	5	无	无	无	无	486	0x6667	无
1	5	9	无	无	无	486	无	0x67
1	5	9	无	无	无	486	0x67	无
1	5	9	无	无	无	486	无	0x6667
1	5	9	无	无	无	486	0x67	0x66
1	5	9	无	无	无	486	0x66	0x67
1	5	9	无	无	无	486	0x6667	无
1	5	9	无	无	无	486	无	0x67
1	5	9	无	无	无	486	0x67	无
1	5	9	无	无	无	486	无	0x6667
1	5	9	无	无	无	486	0x67	0x66
1	5	9	无	无	无	486	0x66	0x67
1	5	9	无	无	无	486	0x6667	无
1	5	9	无	无	无	486	无	0x67
1	5	9	无	无	无	486	0x67	无
1	5	9	无	无	无	486	无	0x6667
1	5	9	无	无	无	486	0x67	0x66
1	5	9	无	无	无	486	0x66	0x67
1	5	9	无	无	无	486	0x6667	无
1	5	无	无	无	无	Pentium	无	0x67
1	5	无	无	无	无	Pentium	0x67	无
1	5	9	无	无	无	Pentium	无	0x67
1	5	9	无	无	无	Pentium	0x67	无
1	5	9	无	无	无	Pentium	无	0x67
1	5	9	无	无	无	Pentium	0x67	无
无	无	无	无	无	无	Pentium	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无

1	3	无	无	无	无	8086	无	无
1	3	无	无	无	无	8086	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	8086	无	0x67
1	5	无	无	无	无	386	0x67	无
1	5	无	无	无	无	8086	无	0x6766
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6766	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6766
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6766	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6766
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6766	无
110	3	无	无	无	无	8086	无	无
110	3	无	无	无	无	8086	无	0x66
110	3	无	无	无	无	386	0x66	无
110	5	无	无	无	无	8086	无	0x67
110	5	无	无	无	无	386	0x67	无
110	5	无	无	无	无	8086	无	0x6766
110	5	无	无	无	无	386	0x67	0x66
110	5	无	无	无	无	386	0x66	0x67
110	5	无	无	无	无	386	0x6766	无
110	5	9	无	无	无	8086	无	0x67
110	5	9	无	无	无	386	0x67	无
110	5	9	无	无	无	8086	无	0x6766
110	5	9	无	无	无	386	0x67	0x66
110	5	9	无	无	无	386	0x66	0x67
110	5	9	无	无	无	386	0x6766	无
110	5	9	无	无	无	8086	无	0x67
110	5	9	无	无	无	386	0x67	无
110	5	9	无	无	无	8086	无	0x6766
110	5	9	无	无	无	386	0x67	0x66
110	5	9	无	无	无	386	0x66	0x67
110	5	9	无	无	无	386	0x6766	无

无	无	无	10	无	无	186	无	无
无	无	无	10	无	无	186	无	无
无	无	无	10	无	无	186	无	无
无	无	无	无	无	无	8086	无	无
111	3	无	无	无	无	8086	无	无
111	3	无	无	无	无	8086	无	0x66
111	3	无	无	无	无	386	0x66	无
111	5	无	无	无	无	8086	无	0x67
111	5	无	无	无	无	386	0x67	无
111	5	无	无	无	无	8086	无	0x6766
111	5	无	无	无	无	386	0x67	0x66
111	5	无	无	无	无	386	0x66	0x67
111	5	无	无	无	无	386	0x6766	无
111	5	9	无	无	无	8086	无	0x67
111	5	9	无	无	无	386	0x67	无
111	5	9	无	无	无	8086	无	0x6766
111	5	9	无	无	无	386	0x67	0x66
111	5	9	无	无	无	386	0x66	0x67
111	5	9	无	无	无	386	0x6766	无
111	5	9	无	无	无	8086	无	0x67
111	5	9	无	无	无	386	0x67	无
111	5	9	无	无	无	8086	无	0x6766
111	5	9	无	无	无	386	0x67	0x66
111	5	9	无	无	无	386	0x66	0x67
111	5	9	无	无	无	386	0x6766	无
101	3	无	无	无	无	8086	无	无
101	3	无	无	无	无	8086	无	0x66
101	3	无	无	无	无	386	0x66	无
101	5	无	无	无	无	8086	无	0x67
101	5	无	无	无	无	386	0x67	无
101	5	无	无	无	无	8086	无	0x6766
101	5	无	无	无	无	386	0x67	0x66
101	5	无	无	无	无	386	0x66	0x67
101	5	无	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x67
101	5	9	无	无	无	386	0x67	无
101	5	9	无	无	无	8086	无	0x6766
101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x67
101	5	9	无	无	无	386	0x67	无

101	5	9	无	无	无	8086	无	0x6766
101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x6766	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	3	无	10	有	无	186	无	0x66
1	3	无	10	有	无	386	0x66	无
1	3	无	10	无	无	186	无	0x66
1	3	无	10	无	无	386	0x66	无
1	3	无	10	有	无	186	无	0x66
1	3	无	10	有	无	386	0x66	无
1	3	无	10	无	无	186	无	0x66
1	3	无	10	无	无	386	0x66	无
1	5	无	10	有	无	186	无	0x6667
1	5	无	10	有	无	386	0x67	0x66
1	5	无	10	有	无	386	0x66	0x67
1	5	无	10	有	无	386	0x6667	无
1	5	无	10	无	无	186	无	0x6667
1	5	无	10	无	无	386	0x67	0x66
1	5	无	10	无	无	386	0x66	0x67
1	5	无	10	无	无	386	0x6667	无
1	5	9	10	有	无	186	无	0x6667
1	5	9	10	有	无	386	0x67	0x66
1	5	9	10	有	无	386	0x66	0x67
1	5	9	10	有	无	386	0x6667	无
1	5	9	10	无	无	186	无	0x6667
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6667	无

[illegible]

无	无	无	10	无	无	386	无	0x66
无	无	无	10	无	无	386	无	0x66
无	无	无	10	无	无	386	无	0x66
无	无	无	10	无	无	386	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	0x67
无	无	无	10	无	无	386	0x67	无
100	3	无	无	无	无	8086	无	0x66
100	3	无	无	无	无	386	0x66	无
100	5	无	无	无	无	8086	无	0x6766
100	5	无	无	无	无	386	0x66	0x67
100	5	无	无	无	无	386	0x67	0x66
100	5	无	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x6766	无
100	5	无	无	无	无	8086	无	0x6766
100	5	无	无	无	无	386	0x66	0x67
100	5	无	无	无	无	386	0x67	0x66
100	5	无	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x66	0x67

100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x6766	无
101	5	无	无	无	无	8086	无	0x6766
101	5	无	无	无	无	386	0x66	0x67
101	5	无	无	无	无	386	0x67	0x66
101	5	无	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x6766
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x6766
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x6766	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	12	无	无	8086	无	0x66
无	无	无	12	无	无	386	0x66	无
110	3	无	无	无	无	IA64	无	0x66
110	3	无	无	无	无	IA64	0x66	无
110	5	无	无	无	无	IA64	无	0x66
110	5	无	无	无	无	IA64	0x66	无
110	5	无	无	无	无	IA64	无	0x66
110	5	无	无	无	无	IA64	0x66	无
110	5	9	无	无	无	IA64	无	0x66
110	5	9	无	无	无	IA64	0x66	无
110	5	9	无	无	无	IA64	无	0x66
110	5	9	无	无	无	IA64	0x66	无
110	5	9	无	无	无	IA64	无	0x66
110	5	9	无	无	无	IA64	0x66	无
110	5	9	无	无	无	IA64	无	0x66
110	5	9	无	无	无	IA64	0x66	无
无	无	无	10	无	无	IA64	无	0x66

无	无	无	10	无	无	IA64	0x66	无
无	无	无	无	无	无	8086	无	无
1	3	无	无	无	无	286	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	286	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	286	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	286	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66

1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无

1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
无	无	无	无	无	无	186	无	无
10	5	无	无	无	无	286	无	0x67
10	5	无	无	无	无	286	0x67	无
10	5	9	无	无	无	286	无	0x67
10	5	9	无	无	无	286	0x67	无
10	5	9	无	无	无	286	无	0x67
10	5	9	无	无	无	286	0x67	无
11	5	无	无	无	无	286	无	0x67
11	5	无	无	无	无	286	0x67	无
11	5	9	无	无	无	286	无	0x67
11	5	9	无	无	无	286	0x67	无
11	5	9	无	无	无	286	无	0x67
11	5	9	无	无	无	286	0x67	无
10	3	无	无	无	无	286	无	无
10	5	无	无	无	无	286	无	0x67
10	5	无	无	无	无	386	0x67	无
10	5	9	无	无	无	286	无	0x67
10	5	9	无	无	无	386	0x67	无
10	5	9	无	无	无	286	无	0x67
10	5	9	无	无	无	386	0x67	无
110	5	无	无	无	无	286	无	无
110	5	无	无	无	无	286	无	0x67
110	5	无	无	无	无	386	0x67	无
110	5	无	无	无	无	286	无	0x67
110	5	无	无	无	无	386	0x67	无
110	5	无	无	无	无	286	无	0x67
110	5	无	无	无	无	386	0x67	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	286	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	0x67
无	无	无	10	无	无	386	0x67	无
无	无	无	10	无	无	8086	无	0x67
无	无	无	10	无	无	386	0x67	无
无	无	无	10	无	无	8086	无	0x67

无	无	无	10	无	无	386	0x67	无
无	无	无	10	无	无	8086	无	0x67
无	无	无	10	无	无	386	0x67	无
无	无	无	10	无	无	8086	无	0x67
无	无	无	10	无	无	386	0x67	无
1	3	无	无	无	无	286	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	286	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	286	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	286	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
11	5	无	无	无	无	286	无	无
11	5	无	无	无	无	286	无	0x67
11	5	9	无	无	无	286	无	0x67
11	5	9	无	无	无	286	无	0x67
无	无	无	无	无	无	PRESCOTT	无	无
无	无	无	无	无	无	PRESCOTT	无	无
无	无	无	无	无	无	8086	无	0x67
无	无	无	无	无	无	386	0x67	无
无	无	无	无	无	无	8086	无	0x6667
无	无	无	无	无	无	386	0x67	0x66
无	无	无	无	无	无	386	0x66	0x67
无	无	无	无	无	无	386	0x6667	无
无	无	无	无	无	无	8086	无	0x67
无	无	无	无	无	无	386	0x67	无
无	无	无	无	无	无	8086	无	0x6667
无	无	无	无	无	无	386	0x67	0x66
无	无	无	无	无	无	386	0x66	0x67
无	无	无	无	无	无	386	0x6667	无
无	3	无	无	无	0	8086	无	0x66
无	3	无	无	无	0	386	0x66	无
无	3	无	无	无	1	8086	无	无
无	3	无	无	无	1	386	无	无

无	3	无	无	无	0	386	无	无
无	3	无	无	无	0	386	无	无
无	3	无	无	无	0	386	无	无
无	3	无	无	无	1	386	无	无
无	3	无	无	无	1	386	无	无
无	3	无	无	无	1	386	无	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
无	5	无	无	无	1	8086	无	0x67
无	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
无	5	9	无	无	1	8086	无	0x67
无	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
无	5	9	无	无	1	8086	无	0x67
无	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
0	3	无	10	无	无	8086	无	无
0	3	无	10	无	无	8086	无	0x66
0	3	无	10	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无

无	5	无	无	无	0	8086	无	0x67
无	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
无	5	9	无	无	0	8086	无	0x67
无	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
无	5	9	无	无	0	8086	无	0x67
无	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
0	5	无	10	无	无	8086	无	0x67
0	5	无	10	无	无	386	0x67	无
0	5	无	10	无	无	8086	无	0x6766
0	5	无	10	无	无	386	0x67	0x66
0	5	无	10	无	无	386	0x66	0x67
0	5	无	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无

无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67

1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
100	3	无	无	无	无	8086	无	无
100	3	无	无	无	无	8086	无	0x66
100	3	无	无	无	无	386	0x66	无
100	5	无	无	无	无	8086	无	0x67
100	5	无	无	无	无	386	0x67	无
100	5	无	无	无	无	8086	无	0x6766
100	5	无	无	无	无	386	0x67	0x66
100	5	无	无	无	无	386	0x66	0x67
100	5	无	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
无	无	无	无	无	无	PRESCOTT	无	无
无	无	无	无	无	无	PRESCOTT	无	无
11	3	无	无	无	无	8086	无	无
11	3	无	无	无	无	8086	无	0x66
11	3	无	无	无	无	386	0x66	无
11	5	无	无	无	无	8086	无	0x67
11	5	无	无	无	无	386	0x67	无
11	5	无	无	无	无	8086	无	0x6766
11	5	无	无	无	无	386	0x67	0x66
11	5	无	无	无	无	386	0x66	0x67
11	5	无	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x67
11	5	9	无	无	无	386	0x67	无
11	5	9	无	无	无	8086	无	0x6766
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x67

11	5	9	无	无	无	386	0x67	无
11	5	9	无	无	无	8086	无	0x6766
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x6766	无
无	无	无	无	无	无	8086	无	无
10	3	无	无	无	无	8086	无	无
10	3	无	无	无	无	8086	无	0x66
10	3	无	无	无	无	386	0x66	无
10	5	无	无	无	无	8086	无	0x67
10	5	无	无	无	无	386	0x67	无
10	5	无	无	无	无	8086	无	0x6766
10	5	无	无	无	无	386	0x67	0x66
10	5	无	无	无	无	386	0x66	0x67
10	5	无	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x67
10	5	9	无	无	无	386	0x67	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x67
10	5	9	无	无	无	386	0x67	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x6766	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无

1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	3	无	10	有	无	8086	无	0x66
1	3	无	10	有	无	386	0x66	无
1	3	无	10	无	无	8086	无	无
1	3	无	10	无	无	8086	无	0x66
1	3	无	10	无	无	386	0x66	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0			

1	5	无	10	无	无	386	0x6766	无
1	5	9	10	有	无	8086	无	0x67
1	5	9	10	有	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
1	5	9	10	有	无	8086	无	0x67
1	5	9	10	有	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
无	无	无	无	无	无	186	无	无
无	无	无	无	无	无	186	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
0	3	无	无	无	无	8086	无	0x66
0	3	无	无	无	无	386	0x66	无
0	5	无	无	无	无	8086	无	0x6766
0	5	无	无	无	无	386	0x67	0x66
0	5	无	无	无	无	386	0x66	0x67
0	5	无	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66

0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66
0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
无	无	无	无	无	无	186	无	无
无	无	无	无	无	无	186	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
110	3	无	无	无	无	8086	无	0x66
110	3	无	无	无	无	386	0x66	无
110	5	无	无	无	无	8086	无	0x6766
110	5	无	无	无	无	386	0x67	0x66
110	5	无	无	无	无	386	0x66	0x67
110	5	无	无	无	无	386	0x6766	无
110	5	9	无	无	无	8086	无	0x6766
110	5	9	无	无	无	386	0x67	0x66
110	5	9	无	无	无	386	0x66	0x67
110	5	9	无	无	无	386	0x6766	无
110	5	9	无	无	无	8086	无	0x6766
110	5	9	无	无	无	386	0x67	0x66
110	5	9	无	无	无	386	0x66	0x67
110	5	9	无	无	无	386	0x6766	无
无	无	无	10	有	无	186	无	无
无	无	无	10	无	无	186	无	0x16
无	无	无	10	无	无	386	0x66	无
无	无	无	无	无	无	186	无	无
无	无	无	无	无	无	186	无	无
10	3	无	无	无	无	8086	无	无
10	3	无	无	无	无	8086	无	0x66
10	3	无	无	无	无	386	0x66	无
10	3	无	10	无	无	8086	无	无
10	3	无	10	无	无	8086	无	0x66
10	3	无	10	无	无	386	0x66	无
10	3	无	10	无	无	8086	无	无

10	3	无	10	无	无	8086	无	0x66
10	3	无	10	无	无	386	0x66	无
10	5	无	无	无	无	8086	无	0x67
10	5	无	无	无	无	386	0x67	无
10	5	无	无	无	无	8086	无	0x6766
10	5	无	无	无	无	386	0x67	0x66
10	5	无	无	无	无	386	0x66	0x67
10	5	无	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x67
10	5	9	无	无	无	386	0x67	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x6766	无
10	5	9	无	无	无	8086	无	0x67
10	5	9	无	无	无	386	0x67	无
10	5	9	无	无	无	8086	无	0x6766
10	5	9	无	无	无	386	0x67	0x66
10	5	9	无	无	无	386	0x66	0x67
10	5	9	无	无	无	386	0x6766	无
10	5	无	10	无	无	8086	无	0x67
10	5	无	10	无	无	386	0x67	无
10	5	无	10	无	无	8086	无	0x6766
10	5	无	10	无	无	386	0x67	0x66
10	5	无	10	无	无	386	0x66	0x67
10	5	无	10	无	无	386	0x6766	无
10	5	无	10	无	无	8086	无	0x67
10	5	无	10	无	无	386	0x67	无
10	5	无	10	无	无	8086	无	0x6766
10	5	无	10	无	无	386	0x67	0x66
10	5	无	10	无	无	386	0x66	0x67
10	5	无	10	无	无	386	0x6766	无
10	5	9	10	无	无	8086	无	0x67
10	5	9	10	无	无	386	0x67	无
10	5	9	10	无	无	8086	无	0x6766
10	5	9	10	无	无	386	0x67	0x66
10	5	9	10	无	无	386	0x66	0x67
10	5	9	10	无	无	386	0x6766	无
10	5	9	10	无	无	8086	无	0x67
10	5	9	10	无	无	386	0x67	无
10	5	9	10	无	无	8086	无	0x6766
10	5	9	10	无	无	386	0x67	0x66

10	5	9	10	无	无	386	0x66	0x67
10	5	9	10	无	无	386	0x6766	无
10	5	9	10	无	无	8086	无	0x67
10	5	9	10	无	无	386	0x67	无
10	5	9	10	无	无	8086	无	0x6766
10	5	9	10	无	无	386	0x67	0x66
10	5	9	10	无	无	386	0x66	0x67
10	5	9	10	无	无	386	0x6766	无
10	5	9	10	无	无	8086	无	0x67
10	5	9	10	无	无	386	0x67	无
10	5	9	10	无	无	8086	无	0x6766
10	5	9	10	无	无	386	0x67	0x66
10	5	9	10	无	无	386	0x66	0x67
10	5	9	10	无	无	386	0x6766	无
11	3	无	无	无	无	8086	无	无
11	3	无	无	无	无	8086	无	0x66
11	3	无	无	无	无	386	0x66	无
11	3	无	10	无	无	8086	无	无
11	3	无	10	无	无	8086	无	0x66
11	3	无	10	无	无	386	0x66	无
11	3	无	10	无	无	8086	无	无
11	3	无	10	无	无	8086	无	0x66
11	3	无	10	无	无	386	0x66	无
11	5	无	无	无	无	8086	无	0x67
11	5	无	无	无	无	386	0x67	无
11	5	无	无	无	无	8086	无	0x6766
11	5	无	无	无	无	386	0x67	0x66
11	5	无	无	无	无	386	0x66	0x67
11	5	无	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x67
11	5	9	无	无	无	386	0x67	无
11	5	9	无	无	无	8086	无	0x6766
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x6766	无
11	5	9	无	无	无	8086	无	0x67
11	5	9	无	无	无	386	0x67	无
11	5	9	无	无	无	8086	无	0x6766
11	5	9	无	无	无	386	0x67	0x66
11	5	9	无	无	无	386	0x66	0x67
11	5	9	无	无	无	386	0x6766	无
11	5	无	10	无	无	8086	无	0x67

11	5	无	10	无	无	386	0x67	无
11	5	无	10	无	无	8086	无	0x6766
11	5	无	10	无	无	386	0x67	0x66
11	5	无	10	无	无	386	0x66	0x67
11	5	无	10	无	无	386	0x6766	无
11	5	无	10	无	无	8086	无	0x67
11	5	无	10	无	无	386	0x67	无
11	5	无	10	无	无	8086	无	0x6766
11	5	无	10	无	无	386	0x67	0x66
11	5	无	10	无	无	386	0x66	0x67
11	5	无	10	无	无	386	0x6766	无
11	5	9	10	无	无	8086	无	0x67
11	5	9	10	无	无	386	0x67	无
11	5	9	10	无	无	8086	无	0x6766
11	5	9	10	无	无	386	0x67	0x66
11	5	9	10	无	无	386	0x66	0x67
11	5	9	10	无	无	386	0x6766	无
11	5	9	10	无	无	8086	无	0x67
11	5	9	10	无	无	386	0x67	无
11	5	9	10	无	无	8086	无	0x6766
11	5	9	10	无	无	386	0x67	0x66
11	5	9	10	无	无	386	0x66	0x67
11	5	9	10	无	无	386	0x6766	无
11	5	9	10	无	无	8086	无	0x67
11	5	9	10	无	无	386	0x67	无
11	5	9	10	无	无	8086	无	0x6766
11	5	9	10	无	无	386	0x67	0x66
11	5	9	10	无	无	386	0x66	0x67
11	5	9	10	无	无	386	0x6766	无
11	5	9	10	无	无	8086	无	0x67
11	5	9	10	无	无	386	0x67	无
11	5	9	10	无	无	8086	无	0x6766
11	5	9	10	无	无	386	0x67	0x66
11	5	9	10	无	无	386	0x66	0x67
11	5	9	10	无	无	386	0x6766	无
0	3	无	无	无	无	8086	无	无
0	3	无	无	无	无	8086	无	0x66
0	3	无	无	无	无	386	0x66	无
0	3	无	10	无	无	8086	无	无
0	3	无	10	无	无	8086	无	0x66
0	3	无	10	无	无	386	0x66	无
0	3	无	10	无	无	8086	无	无

0	3	无	10	无	无	8086	无	0x66
0	3	无	10	无	无	386	0x66	无
0	5	无	无	无	无	8086	无	0x67
0	5	无	无	无	无	386	0x67	无
0	5	无	无	无	无	8086	无	0x6766
0	5	无	无	无	无	386	0x67	0x66
0	5	无	无	无	无	386	0x66	0x67
0	5	无	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66
0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66
0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66
0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66
0	5	9	无	无	无	386	0x66	0x67
0	5	9	无	无	无	386	0x6766	无
0	5	9	无	无	无	8086	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	8086	无	0x6766
0	5	9	无	无	无	386	0x67	0x66

0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
1	3	无	无	无	无	8086	无	无
1	3	无	无	无	无	8086	无	0x66
1	3	无	无	无	无	386	0x66	无
1	3	无	10	无	无	8086	无	无
1	3	无	10	无	无	8086	无	0x66
1	3	无	10	无	无	386	0x66	无
1	3	无	10	无	无	8086	无	无
1	3	无	10	无	无	8086	无	0x66
1	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	8086	无	0x67
1	5	无	无	无	无	386	0x67	无
1	5	无	无	无	无	8086	无	0x6766
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6766	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6766
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6766	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6766
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6766	无
1	5	无	10	无	无	8086	无	0x67

1	5	无	10	无	无	386	0x67	无
1	5	无	10	无	无	8086	无	0x6766
1	5	无	10	无	无	386	0x67	0x66
1	5	无	10	无	无	386	0x66	0x67
1	5	无	10	无	无	386	0x6766	无
1	5	无	10	无	无	8086	无	0x67
1	5	无	10	无	无	386	0x67	无
1	5	无	10	无	无	8086	无	0x6766
1	5	无	10	无	无	386	0x67	0x66
1	5	无	10	无	无	386	0x66	0x67
1	5	无	10	无	无	386	0x6766	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
1	5	9	10	无	无	8086	无	0x67
1	5	9	10	无	无	386	0x67	无
1	5	9	10	无	无	8086	无	0x6766
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6766	无
0	3	无	无	无	无	P6,CYRIX	0x66	无
0	5	无	无	无	无	P6,CYRIX	0x67	0x66
0	5	无	无	无	无	P6,CYRIX	0x6766	无
0	5	9	无	无	无	P6,CYRIX	0x67	0x66
0	5	9	无	无	无	P6,CYRIX	0x6766	无
0	5	9	无	无	无	P6,CYRIX	0x67	0x66
0	5	9	无	无	无	P6,CYRIX	0x6766	无

[illegible]

100	3	无	10	无	无	8086	无	无
100	3	无	10	无	无	8086	无	0x66
100	3	无	10	无	无	386	0x66	无
100	3	无	10	无	无	8086	无	无
100	3	无	10	无	无	8086	无	0x66
100	3	无	10	无	无	386	0x66	无
100	5	无	无	无	无	8086	无	0x67
100	5	无	无	无	无	386	0x67	无
100	5	无	无	无	无	8086	无	0x6766
100	5	无	无	无	无	386	0x67	0x66
100	5	无	无	无	无	386	0x66	0x67
100	5	无	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
100	5	无	10	无	无	8086	无	0x67
100	5	无	10	无	无	386	0x67	无
100	5	无	10	无	无	8086	无	0x6766
100	5	无	10	无	无	386	0x67	0x66
100	5	无	10	无	无	386	0x66	0x67
100	5	无	10	无	无	386	0x6766	无
100	5	无	10	无	无	8086	无	0x67
100	5	无	10	无	无	386	0x67	无
100	5	无	10	无	无	8086	无	0x6766
100	5	无	10	无	无	386	0x67	0x66
100	5	无	10	无	无	386	0x66	0x67
100	5	无	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无

100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
111	3	无	无	无	无	8086	无	无
111	3	无	无	无	无	8086	无	0x66
111	3	无	无	无	无	386	0x66	无
111	3	无	10	无	无	8086	无	无
111	3	无	10	无	无	8086	无	0x66
111	3	无	10	无	无	386	0x66	无
111	3	无	10	无	无	8086	无	无
111	3	无	10	无	无	8086	无	0x66
111	3	无	10	无	无	386	0x66	无
111	5	无	无	无	无	8086	无	0x67
111	5	无	无	无	无	386	0x67	无
111	5	无	无	无	无	8086	无	0x6766
111	5	无	无	无	无	386	0x67	0x66
111	5	无	无	无	无	386	0x66	0x67
111	5	无	无	无	无	386	0x6766	无
111	5	9	无	无	无	8086	无	0x67
111	5	9	无	无	无	386	0x67	无
111	5	9	无	无	无	8086	无	0x6766
111	5	9	无	无	无	386	0x67	0x66
111	5	9	无	无	无	386	0x66	0x67
111	5	9	无	无	无	386	0x6766	无
111	5	9	无	无	无	8086	无	0x67
111	5	9	无	无	无	386	0x67	无
111	5	9	无	无	无	8086	无	0x6766

111	5	9	无	无	无	386	0x67	0x66
111	5	9	无	无	无	386	0x66	0x67
111	5	9	无	无	无	386	0x6766	无
111	5	无	10	无	无	8086	无	0x67
111	5	无	10	无	无	386	0x67	无
111	5	无	10	无	无	8086	无	0x6766
111	5	无	10	无	无	386	0x67	0x66
111	5	无	10	无	无	386	0x66	0x67
111	5	无	10	无	无	386	0x6766	无
111	5	无	10	无	无	8086	无	0x67
111	5	无	10	无	无	386	0x67	无
111	5	无	10	无	无	8086	无	0x6766
111	5	无	10	无	无	386	0x67	0x66
111	5	无	10	无	无	386	0x66	0x67
111	5	无	10	无	无	386	0x6766	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	无
111	5	9	10	无	无	8086	无	0x6766
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
111	5	9	10	无	无	8086	无	0x67
111	5	9	10	无	无	386	0x67	0x66
111	5	9	10	无	无	386	0x66	0x67
111	5	9	10	无	无	386	0x6766	无
100	3	无	无	无	无	8086	无	无
100	3	无	无	无	无	8086	无	0x66
100	3	无	无	无	无	386	0x66	无

100	3	无	10	无	无	8086	无	无
100	3	无	10	无	无	8086	无	0x66
100	3	无	10	无	无	386	0x66	无
100	3	无	10	无	无	8086	无	无
100	3	无	10	无	无	8086	无	0x66
100	3	无	10	无	无	386	0x66	无
100	5	无	无	无	无	8086	无	0x67
100	5	无	无	无	无	386	0x67	无
100	5	无	无	无	无	8086	无	0x6766
100	5	无	无	无	无	386	0x67	0x66
100	5	无	无	无	无	386	0x66	0x67
100	5	无	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
100	5	9	无	无	无	8086	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	8086	无	0x6766
100	5	9	无	无	无	386	0x67	0x66
100	5	9	无	无	无	386	0x66	0x67
100	5	9	无	无	无	386	0x6766	无
100	5	无	10	无	无	8086	无	0x67
100	5	无	10	无	无	386	0x67	无
100	5	无	10	无	无	8086	无	0x6766
100	5	无	10	无	无	386	0x67	0x66
100	5	无	10	无	无	386	0x66	0x67
100	5	无	10	无	无	386	0x6766	无
100	5	无	10	无	无	8086	无	0x67
100	5	无	10	无	无	386	0x67	无
100	5	无	10	无	无	8086	无	0x6766
100	5	无	10	无	无	386	0x67	0x66
100	5	无	10	无	无	386	0x66	0x67
100	5	无	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无

100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
100	5	9	10	无	无	8086	无	0x67
100	5	9	10	无	无	386	0x67	无
100	5	9	10	无	无	8086	无	0x6766
100	5	9	10	无	无	386	0x67	0x66
100	5	9	10	无	无	386	0x66	0x67
100	5	9	10	无	无	386	0x6766	无
101	3	无	无	无	无	8086	无	无
101	3	无	无	无	无	8086	无	0x66
101	3	无	无	无	无	386	0x66	无
101	3	无	10	无	无	8086	无	无
101	3	无	10	无	无	8086	无	0x66
101	3	无	10	无	无	386	0x66	无
101	3	无	10	无	无	8086	无	无
101	3	无	10	无	无	8086	无	0x66
101	3	无	10	无	无	386	0x66	无
101	5	无	无	无	无	8086	无	0x67
101	5	无	无	无	无	386	0x67	无
101	5	无	无	无	无	8086	无	0x6766
101	5	无	无	无	无	386	0x67	0x66
101	5	无	无	无	无	386	0x66	0x67
101	5	无	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x67
101	5	9	无	无	无	386	0x67	无
101	5	9	无	无	无	8086	无	0x6766
101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x6766	无
101	5	9	无	无	无	8086	无	0x67
101	5	9	无	无	无	386	0x67	无
101	5	9	无	无	无	8086	无	0x6766

101	5	9	无	无	无	386	0x67	0x66
101	5	9	无	无	无	386	0x66	0x67
101	5	9	无	无	无	386	0x6766	无
101	5	无	10	无	无	8086	无	0x67
101	5	无	10	无	无	386	0x67	无
101	5	无	10	无	无	8086	无	0x6766
101	5	无	10	无	无	386	0x67	0x66
101	5	无	10	无	无	386	0x66	0x67
101	5	无	10	无	无	386	0x6766	无
101	5	无	10	无	无	8086	无	0x67
101	5	无	10	无	无	386	0x67	无
101	5	无	10	无	无	8086	无	0x6766
101	5	无	10	无	无	386	0x67	0x66
101	5	无	10	无	无	386	0x66	0x67
101	5	无	10	无	无	386	0x6766	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无

1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
11	3	无	10	有	无	8086	无	0x66
11	3	无	10	有	无	386	0x66	无
11	3	无	10	无	无	8086	无	无
11	3	无	10	无	无	8086	无	0x66
11	3	无	10	无	无	386	0x66	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67

[illegible]

[illegible]

[illegible]

1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	10	无	无	386	无	0x6667
1	5	无	10	无	无	386	0x67	0x66
1	5	无	10	无	无	386	0x66	0x67
1	5	无	10	无	无	386	0x6667	无
1	5	9	10	无	无	386	无	0x6667
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6667	无
1	5	9	10	无	无	386	无	0x6667
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6667	无
1	3	无	无	无	无	386	无	0x66
1	3	无	无	无	无	386	0x66	无
1	3	无	10	无	无	386	无	0x66
1	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66
1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	无	10	无	无	386	无	0x6667
1	5	无	10	无	无	386	0x67	0x66
1	5	无	10	无	无	386	0x66	0x67
1	5	无	10	无	无	386	0x6667	无
1	5	9	10	无	无	386	无	0x6667
1	5	9	10	无	无	386	0x67	0x66
1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6667	无
1	5	9	10	无	无	386	无	0x6667
1	5	9	10	无	无	386	0x67	0x66

1	5	9	10	无	无	386	0x66	0x67
1	5	9	10	无	无	386	0x6667	无
0	3	无	无	无	无	286	无	0x66
0	3	无	无	无	无	386	0x66	无
0	5	无	无	无	无	286	无	0x67
0	5	无	无	无	无	386	0x67	无
0	5	9	无	无	无	286	无	0x67
0	5	9	无	无	无	386	0x67	无
0	5	9	无	无	无	286	无	0x67
0	5	9	无	无	无	386	0x67	无
无	无	无	无	无	无	386	无	无
无	无	无	无	无	无	P6,CYRIX	无	无
无	无	无	无	无	无	486,CYRIX	无	无
100	3	无	无	无	无	286	无	0x66
100	3	无	无	无	无	386	0x66	无
100	5	无	无	无	无	286	无	0x67
100	5	无	无	无	无	386	0x67	无
100	5	9	无	无	无	286	无	0x67
100	5	9	无	无	无	386	0x67	无
100	5	9	无	无	无	286	无	0x67
100	5	9	无	无	无	386	0x67	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
1	3	无	无	无	无	286	无	0x66
1	3	无	无	无	无	386	0x66	无
1	5	无	无	无	无	286	无	0x67
1	5	无	无	无	无	386	0x67	无
1	5	9	无	无	无	286	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	286	无	0x67
1	5	9	无	无	无	386	0x67	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无

1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
101	3	无	10	有	无	8086	无	0x66
101	3	无	10	有	无	386	0x66	无
101	3	无	10	无	无	8086	无	无
101	3	无	10	无	无	8086	无	0x66
101	3	无	10	无	无	386	0x66	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67

1	5	9	无	无	0	386	0x6667	无
101	5	无	10	有	无	8086	无	0x67
101	5	无	10	有	无	386	0x67	无
101	5	无	10	无	无	8086	无	0x67
101	5	无	10	无	无	386	0x67	无
101	5	无	10	无	无	8086	无	0x6766
101	5	无	10	无	无	386	0x67	0x66
101	5	无	10	无	无	386	0x66	0x67
101	5	无	10	无	无	386	0x6766	无
101	5	9	10	有	无	8086	无	0x67
101	5	9	10	有	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
101	5	9	10	有	无	8086	无	0x67
101	5	9	10	有	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x67
101	5	9	10	无	无	386	0x67	无
101	5	9	10	无	无	8086	无	0x6766
101	5	9	10	无	无	386	0x67	0x66
101	5	9	10	无	无	386	0x66	0x67
101	5	9	10	无	无	386	0x6766	无
无	无	无	无	无	无	P6,AMD	无	无
无	无	无	无	无	无	P6	无	无
无	无	无	无	无	无	P6	无	无
无	无	无	无	无	无	P6,AMD	无	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
1	3	无	无	无	无	8086	无	无
1	3	无	无	无	无	8086	无	0x66
1	3	无	无	无	无	386	0x66	无
1	3	无	10	无	无	8086	无	无
1	3	无	10	无	无	8086	无	0x66
1	3	无	10	无	无	386	0x66	无
1	5	无	无	无	无	8086	无	0x67
1	5	无	无	无	无	386	0x67	无
1	5	无	无	无	无	8086	无	0x6667
1	5	无	无	无	无	386	0x67	0x66

1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	8086	无	0x67
1	5	9	无	无	无	386	0x67	无
1	5	9	无	无	无	8086	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
0	5	无	10	无	无	8086	无	0x67
0	5	无	10	无	无	386	0x67	无
0	5	无	10	无	无	8086	无	0x6766
0	5	无	10	无	无	386	0x67	0x66
0	5	无	10	无	无	386	0x66	0x67
0	5	无	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
0	5	9	10	无	无	8086	无	0x67
0	5	9	10	无	无	386	0x67	无
0	5	9	10	无	无	8086	无	0x6766
0	5	9	10	无	无	386	0x67	0x66
0	5	9	10	无	无	386	0x66	0x67
0	5	9	10	无	无	386	0x6766	无
无	无	无	无	无	无	286	无	无
无	无	无	无	无	无	286	无	无
无	无	无	无	无	无	286	无	无
1	3	无	无	无	0	386	无	无
1	3	无	无	无	0	386	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	386	无	无
1	3	无	无	无	1	386	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	386	无	0x67

1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	386	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	386	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	386	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	386	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	386	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	无	无	无	0	386	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	386	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	386	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	386	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	386	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	386	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
100	5	无	无	无	无	286	无	无
100	5	无	无	无	无	286	无	0x67
100	5	无	无	无	无	286	0x67	无
100	5	9	无	无	无	286	无	0x67
100	5	9	无	无	无	286	0x67	无
100	5	9	无	无	无	286	无	0x67
100	5	9	无	无	无	286	0x67	无

101	5	无	无	无	无	286	无	无
101	5	无	无	无	无	286	无	0x67
101	5	无	无	无	无	286	0x67	无
101	5	9	无	无	无	286	无	0x67
101	5	9	无	无	无	286	0x67	无
101	5	9	无	无	无	286	无	0x67
101	5	9	无	无	无	286	0x67	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	486	无	无
0	3	无	无	无	无	P6, CYRIX	0x66	无
0	5	无	无	无	无	P6, CYRIX	无	0x67
0	5	无	无	无	无	P6, CYRIX	0x67	无
0	5	9	无	无	无	P6, CYRIX	无	0x67
0	5	9	无	无	无	P6, CYRIX	0x67	无
0	5	9	无	无	无	P6, CYRIX	无	0x67
0	5	9	无	无	无	P6, CYRIX	0x67	无
无	无	无	无	无	无	Pentium	无	无
1	3	无	无	无	无	486	无	无
1	3	无	无	无	无	486	无	0x66
1	3	无	无	无	无	486	0x66	无
1	5	无	无	无	无	486	无	0x67
1	5	无	无	无	无	486	0x67	无
1	5	无	无	无	无	486	无	0x6667
1	5	无	无	无	无	486	0x67	0x66
1	5	无	无	无	无	486	0x66	0x67
1	5	无	无	无	无	486	0x6667	无
1	5	9	无	无	无	486	无	0x67
1	5	9	无	无	无	486	0x67	无
1	5	9	无	无	无	486	无	0x6667
1	5	9	无	无	无	486	0x67	0x66
1	5	9	无	无	无	486	0x66	0x67
1	5	9	无	无	无	486	0x6667	无
1	5	9	无	无	无	486	无	0x67
1	5	9	无	无	无	486	0x67	无
1	5	9	无	无	无	486	无	0x6667
1	5	9	无	无	无	486	0x67	0x66
1	5	9	无	无	无	486	0x66	0x67
1	5	9	无	无	无	486	0x6667	无
1	5	无	无	无	无	386	无	0x66
1	5	无	无	无	无	386	0x66	无
1	5	无	无	无	无	386	无	0x6667
1	5	无	无	无	无	386	0x67	0x66

1	5	无	无	无	无	386	0x66	0x67
1	5	无	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
1	5	9	无	无	无	386	无	0x6667
1	5	9	无	无	无	386	0x67	0x66
1	5	9	无	无	无	386	0x66	0x67
1	5	9	无	无	无	386	0x6667	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
无	无	无	无	无	无	8086	无	0x66
无	无	无	无	无	无	386	0x66	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66

1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
无	无	无	无	无	无	8086	无	无
无	无	无	10	无	无	8086	无	无
无	无	无	10	无	无	8086	无	0x66
无	无	无	10	无	无	386	0x66	无
1	3	无	无	无	0	8086	无	无
1	3	无	无	无	0	8086	无	0x66
1	3	无	无	无	0	386	0x66	无
1	3	无	无	无	1	8086	无	无
1	3	无	无	无	1	8086	无	0x66
1	3	无	无	无	1	386	0x66	无
1	5	无	无	无	1	8086	无	0x67
1	5	无	无	无	1	386	0x67	无
1	5	无	无	无	1	8086	无	0x6667
1	5	无	无	无	1	386	0x67	0x66
1	5	无	无	无	1	386	0x66	0x67
1	5	无	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无
1	5	9	无	无	1	8086	无	0x67
1	5	9	无	无	1	386	0x67	无
1	5	9	无	无	1	8086	无	0x6667
1	5	9	无	无	1	386	0x67	0x66
1	5	9	无	无	1	386	0x66	0x67
1	5	9	无	无	1	386	0x6667	无

110	3	无	10	有	无	8086	无	0x66
110	3	无	10	有	无	386	0x66	无
110	3	无	10	无	无	8086	无	无
110	3	无	10	无	无	8086	无	0x66
110	3	无	10	无	无	386	0x66	无
1	5	无	无	无	0	8086	无	0x67
1	5	无	无	无	0	386	0x67	无
1	5	无	无	无	0	8086	无	0x6667
1	5	无	无	无	0	386	0x67	0x66
1	5	无	无	无	0	386	0x66	0x67
1	5	无	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
1	5	9	无	无	0	8086	无	0x67
1	5	9	无	无	0	386	0x67	无
1	5	9	无	无	0	8086	无	0x6667
1	5	9	无	无	0	386	0x67	0x66
1	5	9	无	无	0	386	0x66	0x67
1	5	9	无	无	0	386	0x6667	无
110	5	无	10	有	无	8086	无	0x67
110	5	无	10	有	无	386	0x67	无
110	5	无	10	无	无	8086	无	0x67
110	5	无	10	无	无	386	0x67	无
110	5	无	10	无	无	8086	无	0x6766
110	5	无	10	无	无	386	0x67	0x66
110	5	无	10	无	无	386	0x66	0x67
110	5	无	10	无	无	386	0x6766	无
110	5	9	10	有	无	8086	无	0x67
110	5	9	10	有	无	386	0x67	无
110	5	9	10	无	无	8086	无	0x67
110	5	9	10	无	无	386	0x67	无
110	5	9	10	无	无	8086	无	0x6766
110	5	9	10	无	无	386	0x67	0x66
110	5	9	10	无	无	386	0x66	0x67
110	5	9	10	无	无	386	0x6766	无
110	5	9	10	有	无	8086	无	0x67
110	5	9	10	有	无	386	0x67	无
110	5	9	10	无	无	8086	无	0x67

[illegible]

0	5	9	无	无	无	386-FPU	无	0x67
0	5	9	无	无	无	8086-FPU	0x67	无
0	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无
100	5	无	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
10	5	无	无	无	无	8086-FPU	无	0x67
10	5	无	无	无	无	386-FPU	0x67	无
10	5	无	无	无	无	8086-FPU	无	0x67

10	5	无	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	386-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	无	0x67
110	5	无	无	无	无	8086-FPU	0x67	无
110	5	无	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	386-FPU	无	0x67
110	5	9	无	无	无	8086-FPU	0x67	无
110	5	9	无	无	无	386-FPU	0x67	无
110	5	9	无	无	无	8086-FPU	无	0x67
110	5	9	无	无	无	386-FPU	无	0x67
110	5	9	无	无	无	8086-FPU	0x67	无
110	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无

无	无	无	无	无	无	8086-FPU	无	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	无	0x67
111	5	无	无	无	无	8086-FPU	0x67	无
111	5	无	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	无	0x67
111	5	9	无	无	无	8086-FPU	0x67	无
111	5	9	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	无	0x67
111	5	9	无	无	无	8086-FPU	0x67	无
111	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
0	5	无	无	无	无	8086-FPU	无	0x67
0	5	无	无	无	无	386-FPU	0x67	无
0	5	无	无	无	无	8086-FPU	无	0x67
0	5	无	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	0x67	无
0	5	9	无	无	无	386-FPU	0x67	无
10	5	无	无	无	无	8086-FPU	无	0x67
10	5	无	无	无	无	386-FPU	0x67	无
10	5	无	无	无	无	8086-FPU	无	0x67
10	5	无	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无

[illegible]

0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
1	5	无	无	无	无	8086-FPU	无	0x67
1	5	无	无	无	无	386-FPU	0x67	无
1	5	无	无	无	无	8086-FPU	无	0x67
1	5	无	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
10	5	无	无	无	无	8086-FPU	无	0x67
10	5	无	无	无	无	386-FPU	0x67	无
10	5	无	无	无	无	8086-FPU	无	0x67
10	5	无	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无

111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	0x67	无
1	5	无	无	无	无	PRESCOTT	无	0x67
1	5	无	无	无	无	PRESCOTT	0x67	无
1	5	无	无	无	无	PRESCOTT	无	0x67
1	5	无	无	无	无	PRESCOTT	0x67	无
1	5	无	无	无	无	PRESCOTT	无	0x67
1	5	无	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
1	5	9	无	无	无	PRESCOTT	无	0x67
1	5	9	无	无	无	PRESCOTT	0x67	无
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无

100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	0x67	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
0	5	无	无	无	无	8086-FPU	无	0x67
0	5	无	无	无	无	386-FPU	0x67	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
0	5	无	无	无	无	8086-FPU	无	0x67
0	5	无	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	0x67	无
0	5	9	无	无	无	8086-FPU	无	0x67
0	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	0x67	无
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无

100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无
100	5	无	无	无	无	8086-FPU	无	0x67
100	5	无	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
1	5	无	无	无	无	8086-FPU	无	0x67
1	5	无	无	无	无	386-FPU	无	0x67
1	5	无	无	无	无	8086-FPU	0x67	无
1	5	无	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	无	0x67
1	5	9	无	无	无	8086-FPU	0x67	无
1	5	9	无	无	无	386-FPU	0x67	无
1	5	9	无	无	无	8086-FPU	无	0x67
1	5	9	无	无	无	386-FPU	无	0x67
1	5	9	无	无	无	8086-FPU	0x67	无
1	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67

[illegible]

10	5	9	无	无	无	386-FPU	0x67	无
10	5	9	无	无	无	8086-FPU	无	0x67
10	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
110	5	无	无	无	无	8086-FPU	无	0x67
110	5	无	无	无	无	386-FPU	0x67	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
11	5	无	无	无	无	8086-FPU	无	0x67
11	5	无	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
111	5	9	无	无	无	8086-FPU	无	0x67
111	5	9	无	无	无	386-FPU	0x67	无
11	5	9	无	无	无	8086-FPU	无	0x67
11	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
111	5	无	无	无	无	8086-FPU	无	0x67
111	5	无	无	无	无	386-FPU	0x67	无
100	5	无	无	无	无	8086-FPU	无	0x67

100	5	无	无	无	无	386-FPU	无	0x67
100	5	无	无	无	无	8086-FPU	0x67	无
100	5	无	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	无	0x67
100	5	9	无	无	无	8086-FPU	0x67	无
100	5	9	无	无	无	386-FPU	0x67	无
100	5	9	无	无	无	8086-FPU	无	0x67
100	5	9	无	无	无	386-FPU	无	0x67
100	5	9	无	无	无	8086-FPU	0x67	无
100	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
101	5	无	无	无	无	8086-FPU	无	0x67
101	5	无	无	无	无	386-FPU	无	0x67
101	5	无	无	无	无	8086-FPU	0x67	无
101	5	无	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	无	0x67
101	5	9	无	无	无	8086-FPU	0x67	无
101	5	9	无	无	无	386-FPU	0x67	无
101	5	9	无	无	无	8086-FPU	无	0x67
101	5	9	无	无	无	386-FPU	无	0x67
101	5	9	无	无	无	8086-FPU	0x67	无
101	5	9	无	无	无	386-FPU	0x67	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	386-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	P6-FPU	无	无
无	无	无	无	无	无	386-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	386-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无
无	无	无	无	无	无	8086-FPU	无	无

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]

[illegible]