Интегрирани среди за развой



Автор: гл. ас. д-р инж. Любомир Богданов



ПРОЕКТ ВG051PO001--4.3.04-0042

"Организационна и технологична инфраструктура за учене през целия живот и развитие на компетенции"

Проектът се осъществява с финансовата подкрепа на Оперативна програма "Развитие на човешките ресурси", съфинансирана от Европейския социален фонд на Европейския съюз Инвестира във вашето бъдеще!



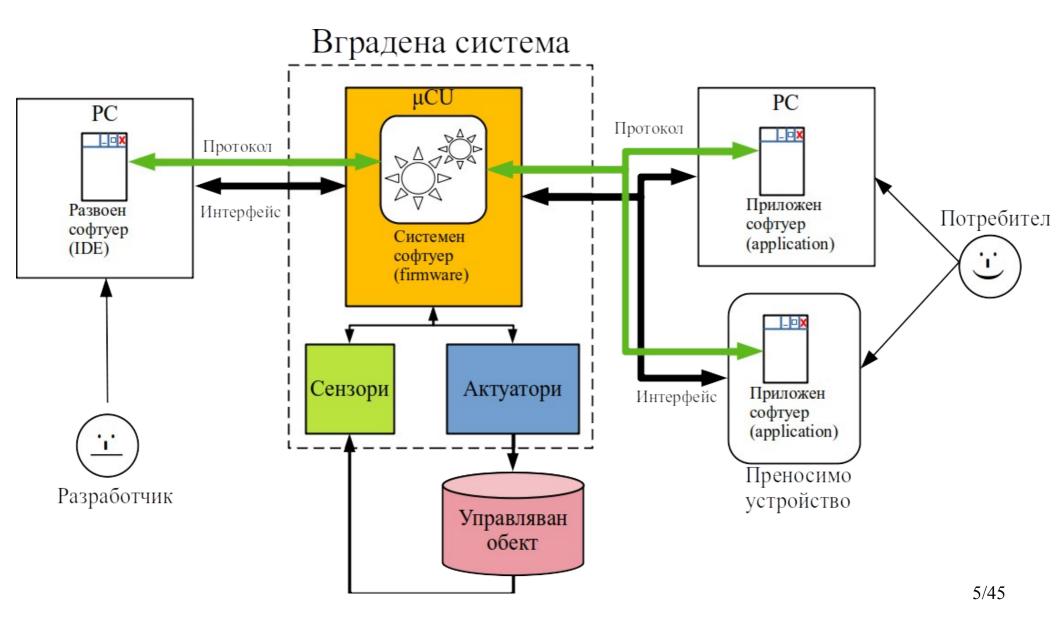
Съдържание

- 1. Разработка на системен софтуер
- 2. Етапи в създаването на изпълним код (build)
- 3. Откриване на грешки в кода (debug)
- 4. Проектиране на вградени системи

Системен софтуер (firmware) – софтуер, работещ на ниско ниво на абстракция, който модифицира регистри със специално предназначение и по този начин управлява хардуера.

Приложен софтуер (application) софтуер, работещ на високо ниво на абстракция, който задава команди и чете състоянието на вградената система посредством фърмуера и интерфейс, поддържащ даден протокол за обмен на данни.

Развоен софтуер (development software) — набор от програми, чрез които се създава изпълнимия код на системния софтуер. Използват се т.нар. развойни среди (виж по-следващия слайд).



Интегрирана развойна среда (Integrated Development Environment) — набор от програми от командния ред и програми с графичен интерфейс (Graphical User Interface) GUI), с помощта на които се създава изпълнимия код на системния софтуер (build), зарежда се в паметта на системата и позволява да се откриват и отстраняват грешки (debug).

IDE може да бъде разделена на 4 части:

- *GUI програми
- *Toolchain
- *Спомагателни програми
- *SDK

Развойна среда (IDE)

GUI tools

SDK (библиотеки, примери, темплейти, документация)

Toolchain

Спомагателни програми

GUI програмите са това, което проектантът вижда на разойната среда. Те включват:

- *GUI текстови редактор мястото, където се въвежда сорс кода в текстови вид;
- *GUI дебъгер графична програма за управление на софтуерен дебъгер;
- *GUI файлов експлорър гр. програма за представяне файловата йерархия на проекта/проектите;
- *GUI команден ред гр. програма за показване на съобщенията на всички други програми, които работят от командния ред;
- *GUI блоков редактор гр. програма за представяне и редактиране блоковата схема на система, реализирана върху FPGA;

*други.

Toolchain - набор от програми за командния ред, чрез които се създава изпълнимия код на системния софтуер и позволява да се откриват и отстраняват грешки. Toolchainът съдържа:

- *компилатор на C/C++ (compiler)
- *aceмблер (assembler)
- *линкер (linker)
- *дебъгер (debugger)
- *програми за обработка на двоични файлове (binary utilities)
- *програми за статичен анализ на кода (profiling tools)

- Спомагателни програми набор от програми за командния ред, спомагащи създаването на изпълнимия код: *команден ред (Command Line Interface, CLI)
- *програми за автоматизация на създаването (build automation tools);
- *програми за зареждане на системния софтуер в паметта на системата (flash utilities)
- *програми за контрол на версията (version control)
- *програми за автоматично документиране (documentation generator)
- *други

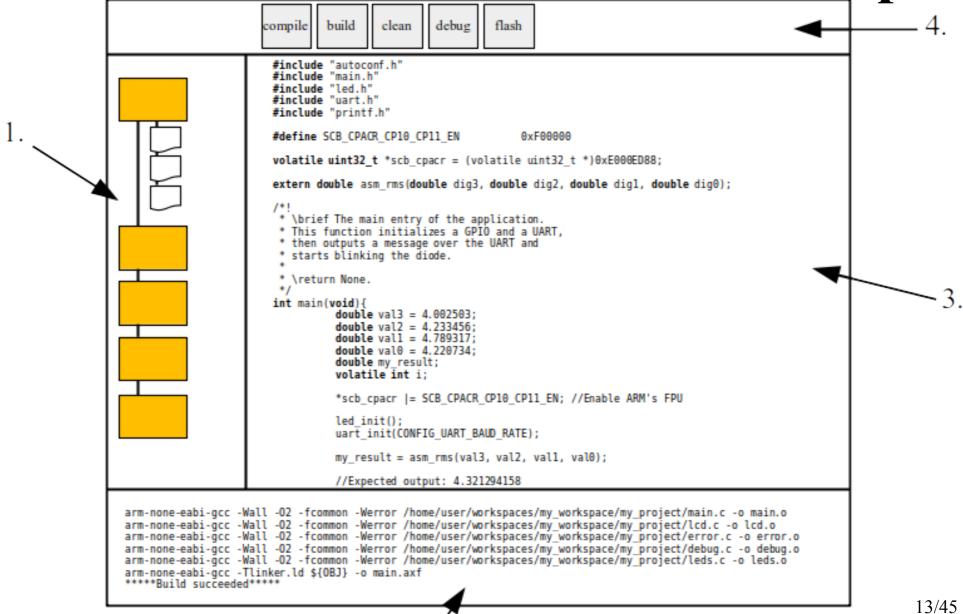
SDK (Software **D**evelopment **K**it) – спомагателен софтуер за фърмуера. Обикновено се дава от производителя на микроконтролера и включва следните компоненти:

- *библиотеки за µРU (съдържат вътрешни функции и дефиниции на регистри от микропроцесорната периферия);
- *библиотеки за µCU (съдържат библиотеки за работа с периферните модули на контролера, Hardware Abstraction Layer, HAL);
- *библиотеки за демо платки и еталонни дизайни (такива библиотеки се наричат Board Support Package, BSP);
- *външен софтуер (наричат го third party: файлови системи, програми за статистика, CLI за микроконтролери, и т.н.)
- *примерни проекти;
- *заготовки (темплейти) за проекти;
- *документация (на библиотеките, на хардуера технически спецификации, примерни приложения, и др.); 11/45

*други

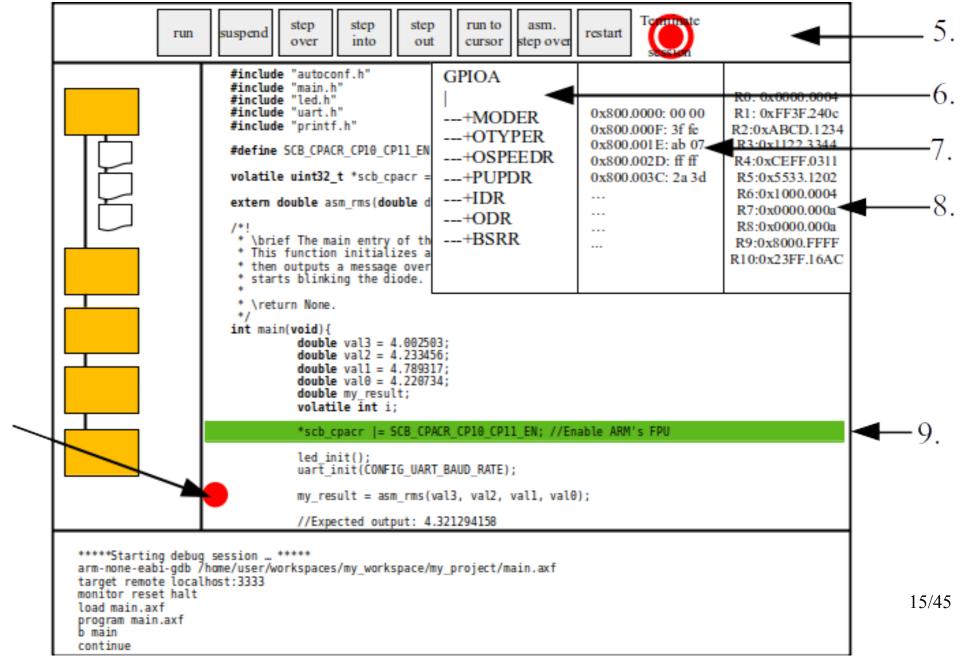
Всички развойни среди за µСU имат общи черти и външният им изглед може да се обобщи, както е направено на следващия слайд. В **режим на въвеждане на код** (edit) има следните полета:

- 1. **Файлов експлорър** покава директории и файлове на проекта/работното място (project/workspace);
- 2. Команден ред показва кои команди се изпълняват в момента от средата;
- 3. Текстов редактор съдържа сорс кода на фърмуера;
- 4. Панел с бутони съдържа:
- *compile компилиране отворения в редактора файл;
- *build компилиране, асемблиране и линкване на всички сорс; файлове в проекта/работното място;
- *clean изтриване на всички обектови и двоични файлове;
- *debug стартиране на дебъг сесия;
- *flash програмиране на контролера без да се стартира дебъл сесия;



Всички развойни среди променят "лицето си" (изгледа, perspective), когато се влязат в **режим на дебъг сесия** (debug) при натискане на бутона debug. Отново може да се каже, че имат общи черти (виж следващия слайд):

- 5. панел с бутони за дебъгване;
- 6. панел, показващ съдържанието на регистрите на даден I/O модул;
- 7. панел, показващ съдържанието на регистрите на паметите (Flash, Ferro, SRAM);
- 8.панел, показващ съдържанието на регистрите на микропроцесорното ядро;
- 9. засветяване на ред от редактора, показващо докъде е стигнал µPU в изпълнението на програмата;
- 10. точка на прекъсване, която ще пренуди µPU да спре изпълнението на програмата и да върне контрола на хардуерния/софтуерния дебъгер;



Бутоните на дебъг панела са:

- *run µPU се пуска да изпълнява програмата безкрайно, докато тя не завърши, или докато не се натисне бутона suspend;
- *suspend спира изпълнението на фърмуера от µPU и се чакат команди от другите бутони;
- *step over върви се ред по ред в програмата и ако се срещне функция, изпълнява се нейното тяло и контрола се предава обратно на дебъгера след края на функцията;
- *step in върви се ред по ред в програмата и ако се срещне функция, влиза се в нея и започва да се върви ред по ред там;

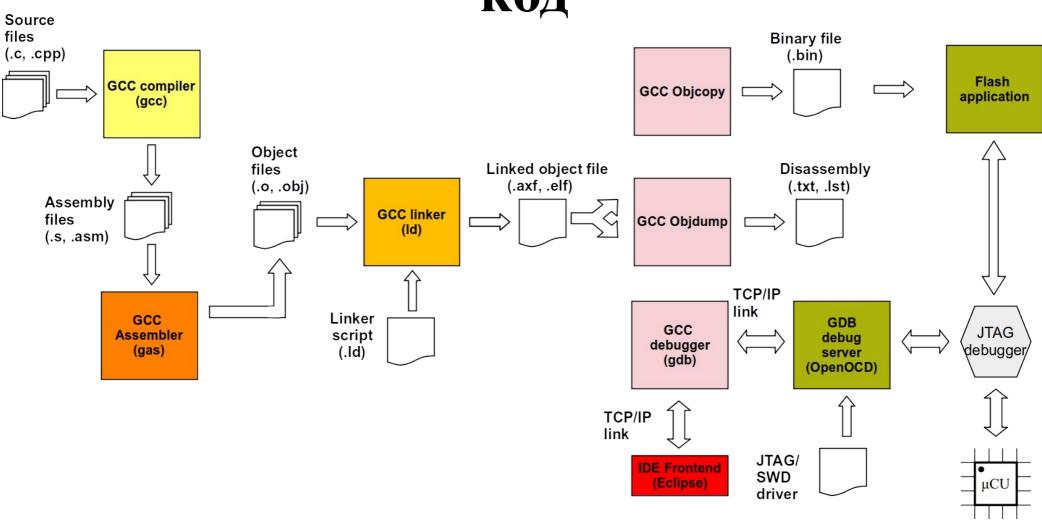
- *step out ако µPU се намира в средата на много дълга функция, натискането на този бутон ще придвижи изпълнението до края на функцията и ще спре µPU във функцията, която е едно ниво по-нагоре;
- *run to cursor изпълнението на програмата се придвижва до позицията на курсора на мишката, след което се спира µPU;
- *assembly step over върви се ред по ред в програмата, но дебъгера спира µPU след изпълнението на всяка инструкция (един ред на С може да е съставен от няколко реда на Асемблер), което прави стъпкуването по-фино;
- *restart връща се програмния брояч в началото на програмата.

17/45

Етапите в създаването на изпълним код са следните:

- 1. Въвежда се сорс код на С/С++ в текстови редактор.
- 2.Текстовият файл се подава на компилатор, който създава асемблерния еквивалент на С програмата с условни адреси.
- 3. Асемблерният еквивалент се подава на програмата асемблер, която създава обектов код с условни адреси.
- 4.Обектовият код с условни адреси се подава на линкера, който създава обектов код с абсолютни адреси и дебъгерна информация. Ако в проекта има други обектови файлове, те се линкват с настоящия.
- 5. Обектовият код с абсолютни адреси се подава на програма за обработка на двоични файлове и дебъгерната информация се премахва. Остава чист, изпълним, двоичен файл.
- 6. Двоичният изпълним файл се зарежда в паметта на системата посредством специализирана приложна програма.

 18/45



Компилаторите, асемблерите и линкерите прилагат оптимизации на кода, за да се подобри някои от параметрите на програмата:

- *бързодействие
- *размер
- Възможно е генерираният код да е грешен. Затова се използва програма, наречена дисасемблер.
- **Дисасемблер** програма, която преобразува двоичния код на фърмуера в код на Асемблер, и кода на Асемблер в код на С. Така може да станат видни оптимизациите на кода и да се поправи грешката чрез пренаписване оригиналния фърмуер, или чрез вмъкване на директиви за временно изключване на оптимизациите.

20/45

Едва ли има човек, който да напише сложна програма правилно от първия път. Създаването на изпълним код е итеративен процес, в който се използват софтуерни и хардуерни дебъгери, за да се отстранят грешките в кода.

На блоковата схема от по-предишния слайд IDE Frontend + GCC debugger + GDB debug server образуват **софтуерния** д**ебъгер**, с чиято помощ се управлява μPU, така че той да изпълнява команди при натискане на бутон от графичния интерфейс.

За да може софтуерния дебъгер да се свърже с μ PU, необходим е хардуерен интерфейс. Този интерфейс се осигурява от RS232/USB/Ethernet \leftrightarrow JTAG/SWD/SBW адаптер, който може да се нарече **хардуерен** дебъгер.

```
Пример: сорс код
int main(void){
   volatile int i;
   led init();
   uart init(CONFIG UART BAUD RATE);
   printf("This is an example usage of printf and USART%d\n", 1);
   while (1){
      led set();
      for(i = 0; i < LED BLINK; i++){}
      led_clear();
      for(i = 0; i < LED BLINK; i++){}
```

КОД

Пример: асемблерен еквивалент с условни адреси.

```
main:
   push \{r7, lr\}
   subsp, sp, #8
   add r7, sp, #0
   bl led init
   mov r0, #9600
   bl uart_init
   movs r1, #1
   ldrr0, .L7
   bl printf
.16:
   bl led set
   movs r3, #0
   strr3, [r7, #4]
   b .L2
.L3:
   ldrr3, [r7, #4]
   adds r3, r3, #1
   strr3, [r7, #4]
```

```
.L2:
   ldrr3, [r7, #4]
   ldrr2, .L7+4
   cmp r3, r2
   ble.L3
   bl led clear
   movs r3, #0
   strr3, [r7, #4]
   b .L4
.L5:
   ldrr3, [r7, #4]
   adds r3, r3, #1
   strr3, [r7, #4]
.L4:
   ldrr3, [r7, #4]
   ldrr2, .L7+4
   cmp r3, r2
   ble.L5
   b .16
.18:
   .align 2
.L7:
                   23/45
   .word .LC0
   .word 399999
```

Пример: асемблерен обектов

еквивалент с условни адреси.

```
00000000 <main>:
                                       2c:
                                             4a08
                                                        ldr r2, [pc, #32]
       b580
  0:
                  push {r7, lr}
                                            4293
                                       2e:
                                                        cmp r3, r2
       b082
                  sub sp, #8
                                       30:
                                             ddf8
                                                        ble.n
                                                               24
  4:
       af00
                  add r7, sp, #0
                                       32:
                                            f7ff fffe
                                                        bl 0
     f7ff fffe
                  bl 0
   6:
                                       36:
                                            2300
                                                        movs r3, #0
       f44f 5016 mov.w r0, #9600
   a:
                                       38:
                                             607b
                                                        str r3, [r7, #4]
      f7ff fffe
                  bl 0
  e:
                                       3a:
                                             e002
                                                        b.n 42
  12: 2101
                  movs r1, #1
                                       3c: 687b
                                                        ldr r3, [r7, #4]
  14:
       480d ldr r0, [pc, #52]
                                       3e:
                                           3301
                                                        adds
                                                               r3, #1
       f7ff fffe
  16:
                  bl 0
                                       40:
                                             607b
                                                        str r3, [r7, #4]
     f7ff fffe
                  \mathsf{bl} \ \mathbf{0}
  1a:
                                       42:
                                             687b
                                                        ldr r3, [r7, #4]
       2300
  1e:
                        r3, #0
                  movs
                                       44:
                                             4a02
                                                        ldr r2, [pc, #8]
  20:
       607b
                  str r3, [r7, #4]
                                       46:
                                             4293
                                                        cmp r3, r2
  22:
     e002
                  b.n 2a
                                            ddf8
                                       48:
                                                        ble.n
                                                               3c
  24:
       687b
                  ldr r3, [r7, #4]
                                       4a:
                                            e7e6
                                                        b.n la
  26:
       3301
                  adds r3, #1
                                       4c:
                                             0000000
                                                        andeg
  28:
       607b
                  str r3, [r7, #4]
                                       50: 00061a7f
                                                        andeg
       687b
                  ldr r3, [r7, #4]
  2a:
```

Пример: асемблерен обектов еквивалент с абсолютни адреси (след линкване).

```
080001f8 <main>:
                                             8000224:
                                                        4a08
                                                                    ldr r2, [pc, #32]
80001f8:
            b580
                                {r7, lr}
                        push
                                             8000226:
                                                        4293
                                                                    cmp r3, r2
80001fa:
            b082
                        sub sp, #8
                                             8000228:
                                                        ddf8
                                                                    ble.n
                                                                            800021c
80001fc:
            af00
                        add r7, sp, #0
                                             800022a:
                                                        f000 f84d
                                                                    hl
                                                                             80002c8
80001fe:
            f000 f825
                        bl 800024c
                                             800022e:
                                                        2300
                                                                    movs
                                                                             r3, #0
            f44f 5016
8000202:
                                r0, #9600
                                                                    str r3, [r7, #4]
                                             8000230:
                                                        607b
          f000 f86f
8000206:
                        bl 80002e8
                                             8000232:
                                                        e002
                                                                    b.n
                                                                             800023a
800020a:
            2101
                                r1, #1
                        movs
                                             8000234:
                                                        687b
                                                                    ldr r3, [r7, #4]
800020c:
            480d
                        ldr r0, [pc, #52]
                                                        3301
                                                                             r3, #1
                                             8000236:
                                                                    adds
800020e:
            f001 fdeb
                        bl 8001de8
                                             8000238:
                                                        607b
                                                                    str r3, [r7, #4]
8000212:
            f000 f849
                        bl 80002a8
                                                        687b
                                             800023a:
                                                                    ldr r3, [r7, #4]
            2300
                                r3, #0
8000216:
                        movs
                                                        4a02
                                             800023c:
                                                                    ldr r2, [pc, #8]
8000218:
            607b
                        str r3, [r7, #4]
                                             800023e:
                                                        4293
                                                                    cmp r3, r2
            e002
                        b.n 8000222
800021a:
                                                        ddf8
                                             8000240:
                                                                    ble.n
                                                                            8000234
            687b
                        ldr r3, [r7, #4]
800021c:
                                             8000242:
                                                        e7e6
                                                                             8000212
                                                                    b.n
            3301
800021e:
                        adds
                                r3, #1
                                             8000244:
                                                        08002b6c
                                                                    stmdaeq ...
8000220:
            607b
                        str r3, [r7, #4]
                                             8000248:
                                                        00061a7f
                                                                    andeq
                                                                             . . .
8000222:
            687b
                        ldr r3, [r7, #4]
```

25/45

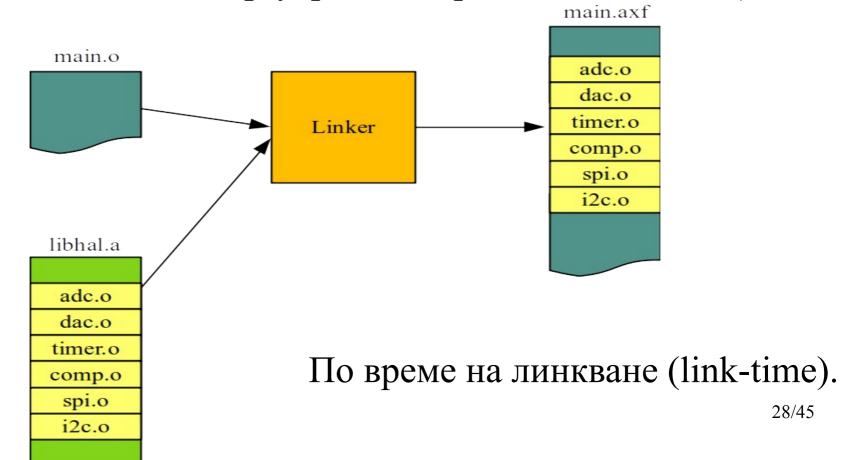
ТО DO – сегменти на паметта

Софтуерна библиотека — софтуерен архив от предварително компилирани обектови файлове, които се използват от потребителския фърмуер.

Съществуват два вида библиотеки:

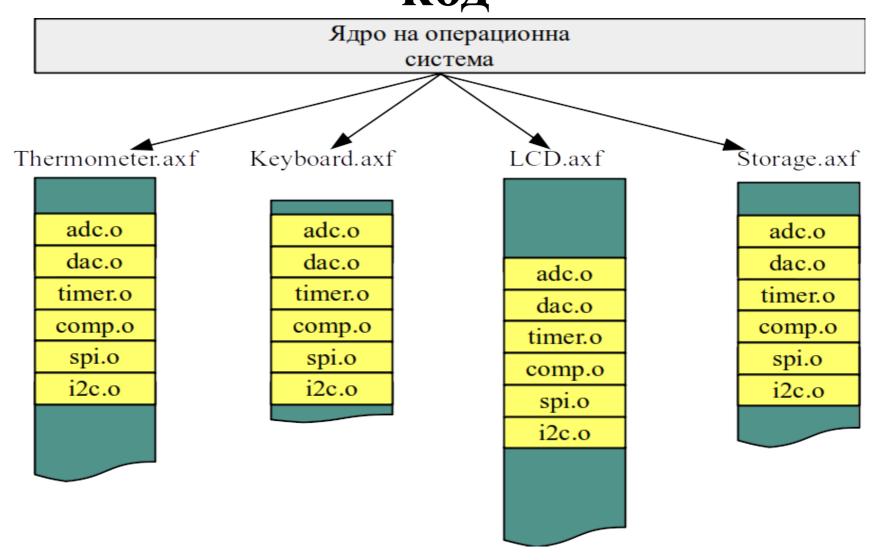
- *статични (static library, .a, .lib)
- *динамични:
 - → динамично-линкнати (dynamically linked, .so, .dll)
 - → динамично-заредени (dynamically loaded)

Статична библиотека — обектовият код на библиотеката се линква с обектовия код на потребителския фърмуер и става част от крайния двоичен файл. Използва се в bare-metal фърмуер (т.е. системен софтуер без операционна система).



Недостать — в многозадачна система може да се използват статични библиотеки, но обектовият код ще се копира във всяка една задача, отнемайки от паметта на системата.

Недостать — ако се направи корекция в библиотеката, тя трябва да се компилира и архивира наново, след което да се линкие със всяка една програма, която я използва.



По време на изпълнение (run time, multi-thread).

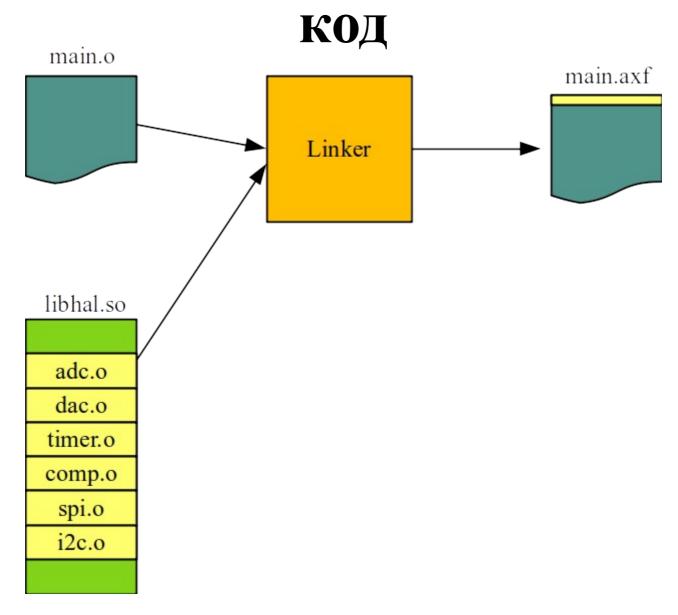
Динамично-линкната библиотека — обектовият код трябва да се подаде на линкера по време на линкването, но не се добавя към крайния изпълним файл. Вместо това, когато се стартира програмата, процес на операционната система (наречен динамичен зареждач, dynamic linker) ще потърси обектовия библиотеката в системни директории (или предварително указани системни променливи, в Линукс -LD LIBRARY PATH) и ако намери такъв файл, обектовия код на потребителския софтуер ще може да вика функции от тази библиотека. Този процес е "невидим" за потребителския код. Той "вижда" същото, което би видял със статична библиотека [1]. Използваните библиотеки са записани в потребителския софтуер.

31/45

Предимство - веднъж заредена; библиотеката може да бъде използвана и от други процеси [2], [3], [4]. Това е възможно, защото се прави по едно копие на променливите от библиотеката (.data сегмента) за всяка нишка. Сегментът с инструкции (.text) си остава само един. Ако кодът си взаймодейства с хардуер, библиотеката трябва да е безопасна за многозадачно изпълнение (thread-safe), т.е. да се направят проверки, че в даден момент само 1 нишка достъпва ресурс.

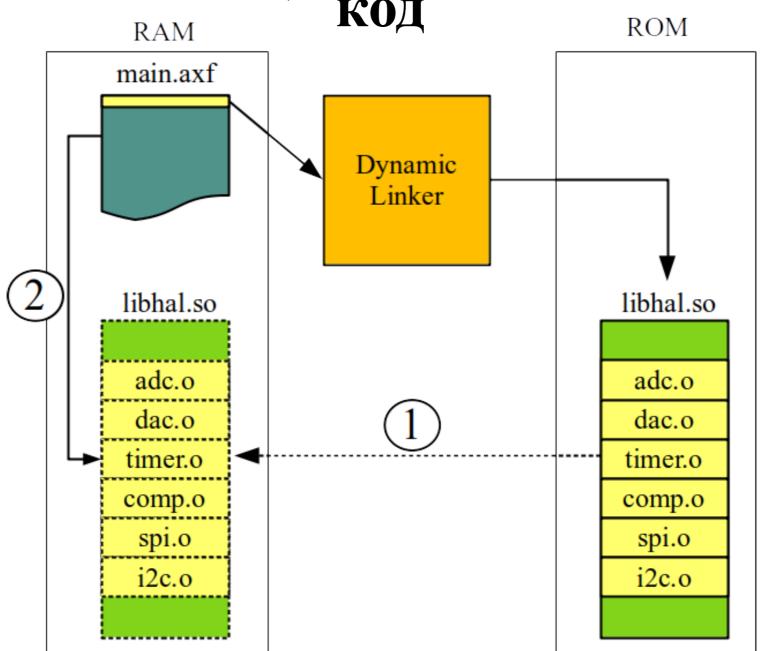
Предимство — ако се наложат корекции на библиотеката, само нейния обектов код трябва да бъде подменен в системата. Приложенията, които я използват няма нужда да се компилират и линкват наново.

Недостатьк — поради операцията "динамично линкване", **изпълнението на програмата се забавя** спрямо варианта₂/със статични библиотеки.

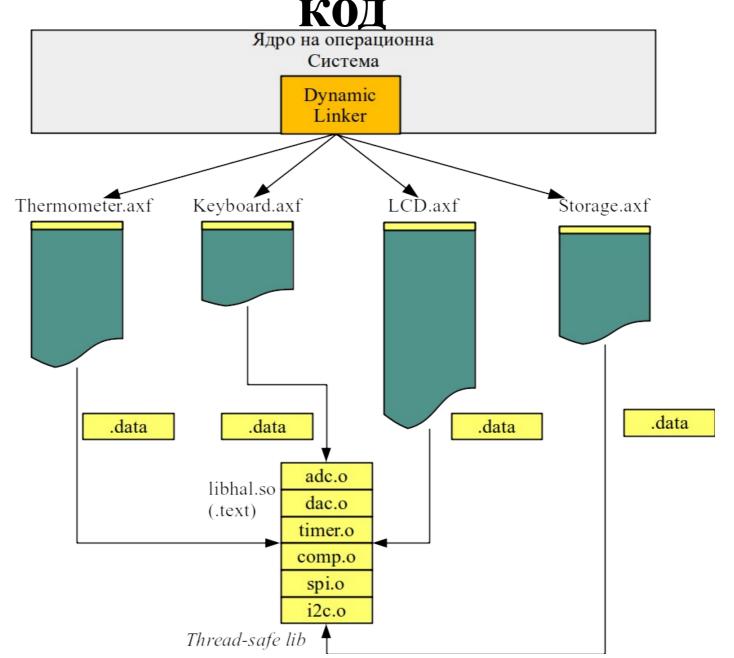


По време на линкване (link-time).

Етапи в създаването на изпълним По време на изпълнение (run time). КОД ROM



Етапи в създаването на изпълним По време на изпълнение (run time, multi-thread).

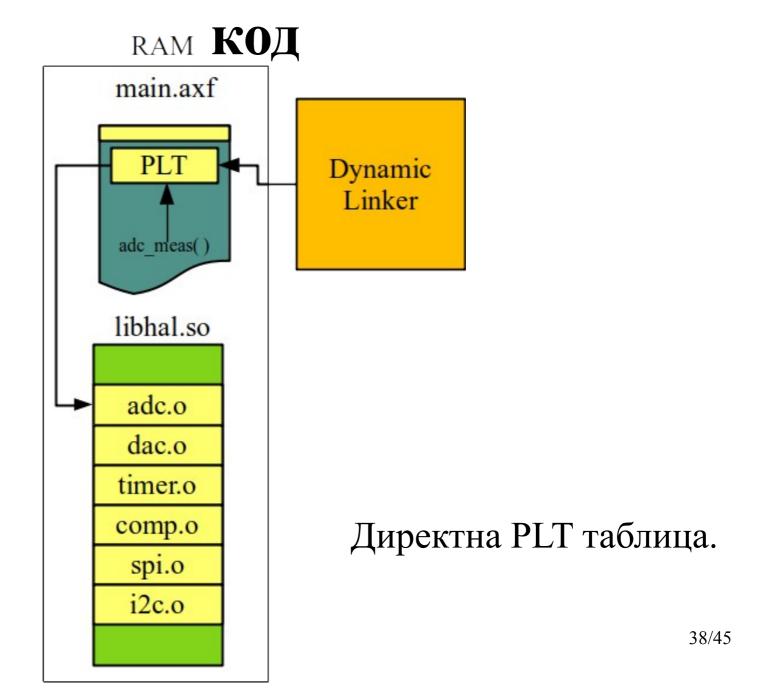


Код с независима позиция (Position Independent Code, PIC) – код, асемблерният еквивалент на който не използва абсолютна адресация, а само символна (symbolic, PC-relative) Динамичните библиотеки трябва да се компилират като PIC, защото при стартиране на програмата, не се знае точно къде динамичният линкер ще релокира обектовия им код.

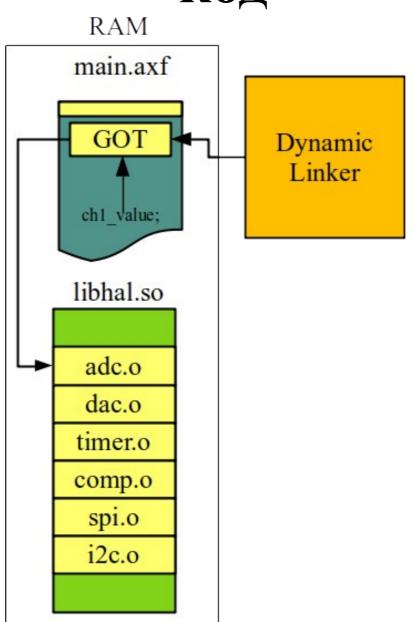
Процедурна таблица (Procedure Linkage Table, PLT) — малък регион код, внедрен в потребителската програма, който се попълва с адреси на библиотечни функции от динамичния линкер при стартиране на програмата. Използва се, когато в потребителската програма **има извикване на функция** от библиотеката.

Позволени са преходи навсякъде в 32-битовото поле (veneer).

За всяко извикване на библиотечна функция се поставя по една PLT.



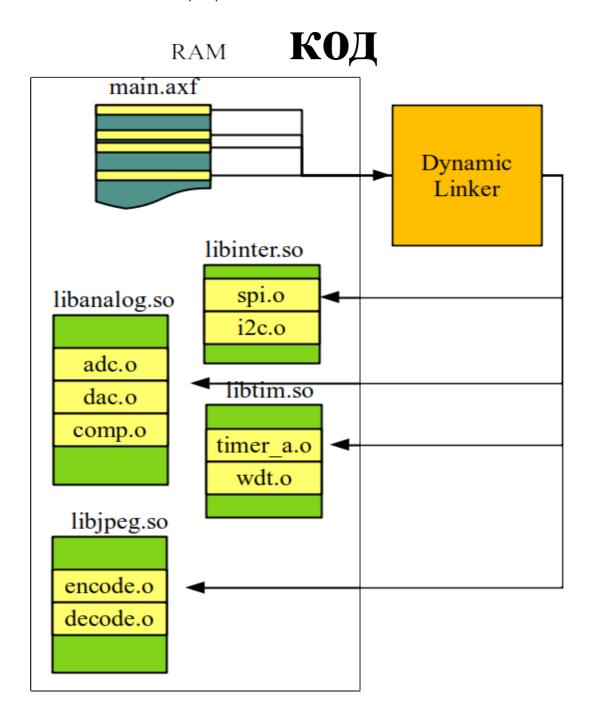
Глобална таблица с отмествания (Global Offset Table, GOT) - малък регион с данни, внедрен в потребителската програма, който се попълва с адреси на библиотечни променливи от динамичния линкер при стартиране на програмата. Използва се, когато в потребителската програма има достъп до глобална променлива от библиотеката.



Динамично-заредена библиотека — обектовият код не се добавя към крайния изпълним файл. Вместо това в потребителската програма се поместват АРІ функции, които зареждат съответните библиотеки. Този процес е "видим" за потребителския код.

Прилича на зареждането на "плъгин" и е по-гъвкаво от динамично-линкнатата библиотека, защото може да се правят проверки дали библиотеката съществува, както и да се взимат динамично решения дали въобще да бъде заредена библиотеката.

Този вид библиотеки се използва с операционни системи,



```
Пример – под Линукс, динамично-зареждаеми АРІ са [2]:
#include <dlfcn.h>
//Прави обектов файл на библиотека да бъде достъпен за
програмата.
void *dlopen( const char *file, int mode );
//Извлича указател към символ (функция/променлива) по име,
което се задава като низ
void *dlsym( void *restrict handle, const char *restrict
name );
//Връща последно възникналата грешка
char *dlerror();
//Известява OS, че библиотеката повече няма да се използва
```

char *dlclose(void *handle);

43/45

Откриване на грешки в кода

TO DO

Литература

- [1] G. Matzigkeit, A. Oliva, T. Tanner, G. Vaughan, "GNU libtool", pp. 48 51, v.2.4.6, Free Software Foundation Inc, 2015.
- [2]M. Jones, "Anatomy of Linux dynamic libraries", 2008.
- https://developer.ibm.com/tutorials/l-dynamic-libraries/
- [3] "Dynamic Linking with the ARM Compiler toolchain", Application note 242, DAI0242A, ARM Ltd, 2010.
- [4] Ian Wienand, "PLT and GOT the key to code sharing and dynamic libraries", online, 2021.
- https://www.technovelty.org/linux/plt-and-got-the-key-to-code-sharing-and-dynamic-libraries.html