

ТЕХНИЧЕСКИ УНИВЕРСИТЕТ - СОФИЯ							
Факултет: ФЕТТ	Специалност: Електроника		Катедра: Електронна техника				
Предмет:	Микропр	оцесор	она схемотехні	ика			
Име:	Презиме:	Фамилия:		Фак. №			
Дата:	Студент:	Ръков	одител:	Група:	Подгрупа:		

УПРАЖНЕНИЕ №

I EMIA				
I.	Теоретична постановка			
-				

II. Принципни и блокови схеми

III. Резултати от измерванията и графики

IV.	Изводи