

Лабораторно упражнение №5

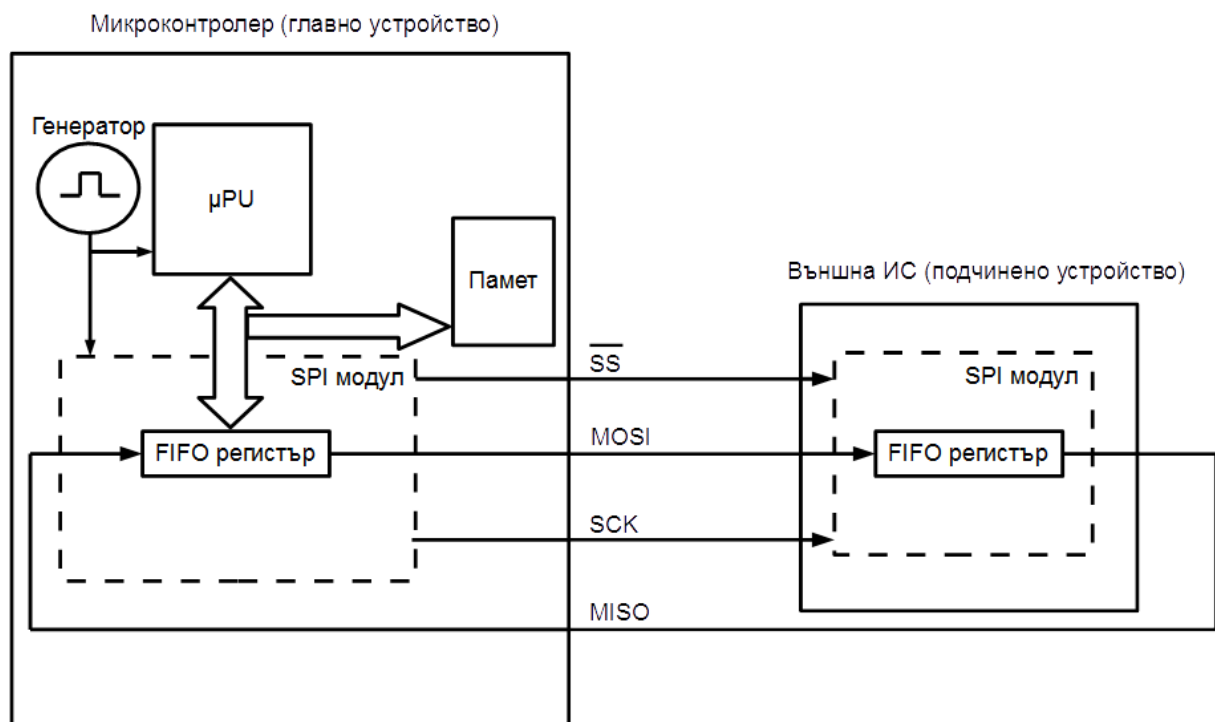
“Изследване на сериен интерфейс SPI на микроконтролера MSP430FR6989”

5.1. Въведение.

Често използван интерфейс за комуникация между две и повече ИС в рамките на една вградена система е SPI интерфейсът, създаден от фирмата Motorola. Това е сериен, синхронен интерфейс, използващ до 4 проводника за обмен на данни (и една маса). Те са:

- MOSI (Master output/slave input) – изход на главното устройство/вход на подчиненото.
- MISO (Master input/slave output) – вход на главното устройство/изход на подчиненото.
- SCK (SlaveClock) – синхронизиращ тактов сигнал, изработван от главното и подаван към подчиненото устройство. Този сигнал определя интерфейса като „синхронен“.
- SS (SlaveSelect) – сигнал за избор на подчинено устройство.

При SPI главното (или още – master) устройство задава синхронизиращия тактов сигнал, спрямо който се предават данните. Със всеки тактов импулс се предава един бит информация в даден момент от времето. Това определя интерфейса като „сериен“. Подчиненото устройство (или още – slave) приема правилно данните благодарение на този сигнал. Генератор на такт има само в главното устройство. На **фиг. 5.1** е дадено едно типично свързване на две ИС по SPI интерфейс. От нея се вижда, че предаването на данни става посредством преместващи регистри свързани в една обща верига (chain). Зареждането на данните в преместващия регистър се извършва от микропроцесора и е паралелно.



Фиг. 5.1. Типично свързване на две ИС по SPI интерфейс

Протоколът е сравнително прост – реализира 4 режима (SPI modes) на обмен на данни. В Таблица 1 са дадени тези режими в зависимост от полярността (CPOL) и фронта на тактовия сигнал (или още – фазата на данните спрямо тактовия сигнал, CPHA).

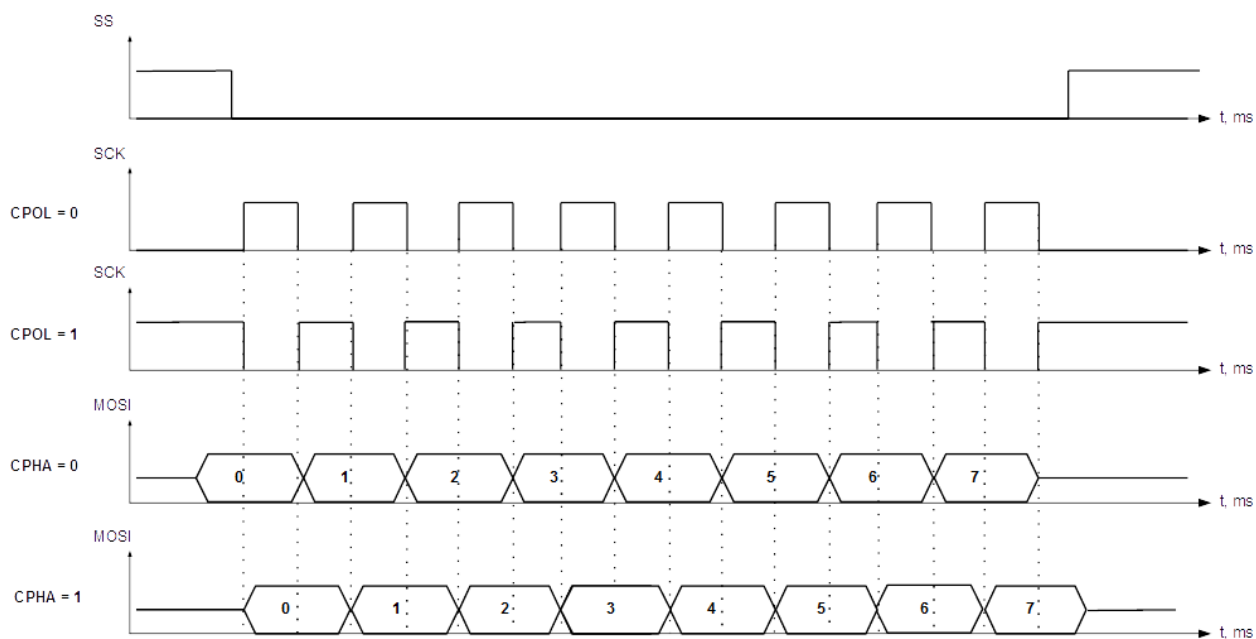
CPOL	CPHA	Режим
0	0	0
0	1	1
1	0	2
1	1	3

Табл. 1. Режими на работа според протокола на SPI интерфейса

CPOL – определя логическото състояние на проводника, осигуряващ тактов сигнал (SCK), когато по интерфейса няма обмен на данни.

CPHA – определя фронта на тактовия сигнал, по който ще се предават данните.

Оригинално тези означения идват от имената на битовете на конфигуриращи регистри за SPI модул на микроконтролера MC68HC11 на Motorola.



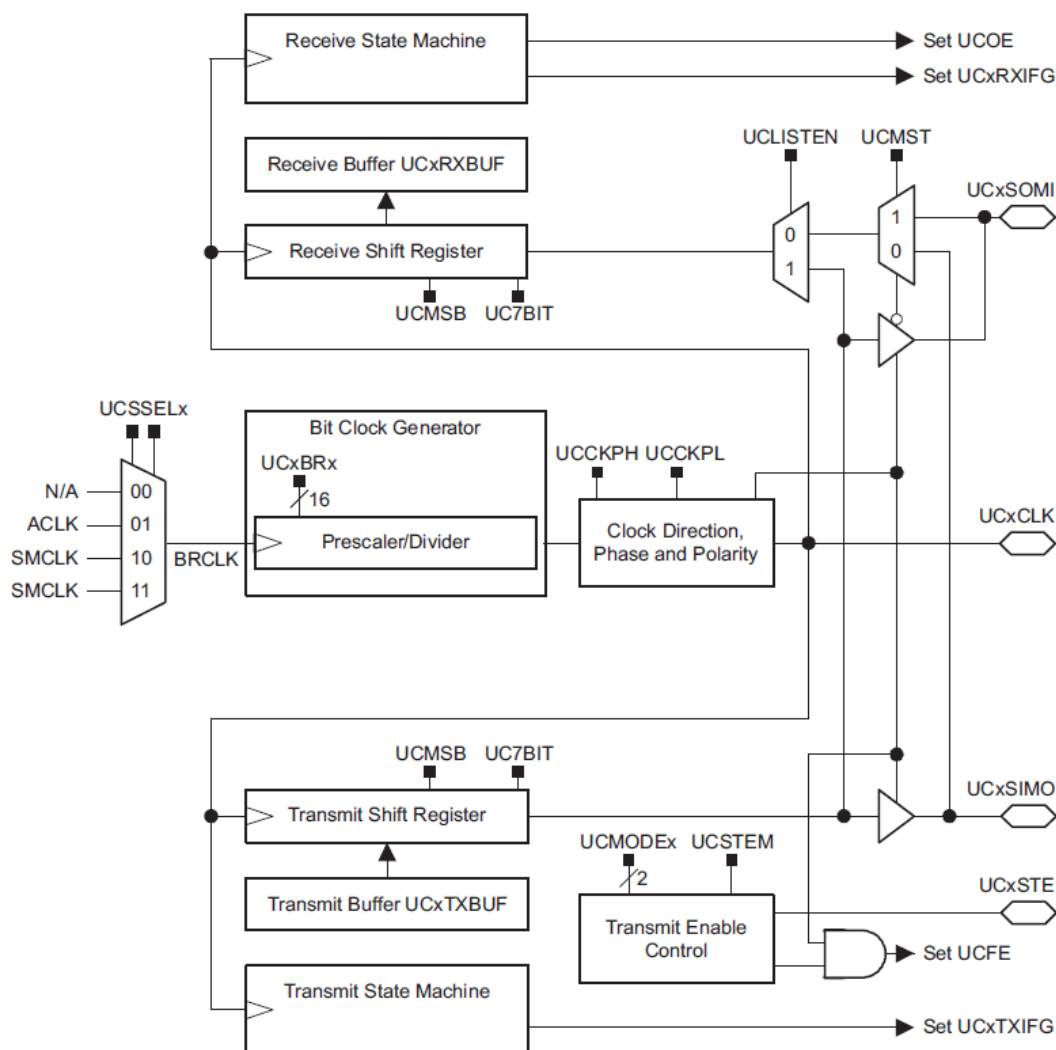
Фиг. 5.2. Времедиаграми, илюстриращи четирите режима на работа

5.2. SPI модул на MSP430FR6989

На **фиг. 5.3** е дадена блокова схема на SPI модула. От нея е видно, че данните се записват от микропроцесора в паралелния регистър UCxTXBUF, след което се прехвърлят в преместващия регистър „Transmit Shift Register”. Тогава данните се изместват бит по бит извън микроконтролера, синхронно спрямо сигнала UCxCLK, на UCxSIMO (или още MOSI) извода. Тактовият сигнал на модула и на интерфейса може да се вземе от системните тактови сигнали ACLK или SMCLK. Той се подава на делител на честота. Приемането на данни от външни схеми става на извод UCxSOMI (или още MISO), на който е свързан входа на приемащия преместващ регистър „Receive Shift Register”. Той прехвърля приетите данни в паралелния регистър UCxRXBUF, който е достъпен за че-

тене от микропроцесора. Интересен факт за MSP430FR6989 е, че SPI, I2C и UART всъщност са един модул (обобщен с названието eUSCI – enhanced Universal Serial Communication Interface, от англ. ез. усложнен универсален сериен комуникационен интерфейс), който може да се конфигурира според нуждите на един от трите интерфейса.

Забележете, че модулът има два FIFO регистъра, т.е. четенето и записването на данни става на различни адреси от SPI модула.



Фиг. 5.3. Блокова схема на SPI модула на MSP430FR6989¹

¹ User guide на MSP430FR6989

ЗАДАЧИ ЗА ИЗПЪЛНЕНИЕ

Внимание! Уверете се, че синият джъмпер на носещата платка е премахнат преди да продължите с упражнението!

1. Да се създаде нов проект с име **Lab_5_1** в папка **/Desktop/MSHT_GR_XX_N/Lab_5_1**, да се копира програмата на C, чрез която се изпраща числото 0x75 (0b01110101) по SPI интерфейса в режим 0 (**CPOL = 0 и CPHA = 0**). Да се снимат осцилограмите на изводи MOSI (P3.1), SCK (P3.0) и SS (P4.3).

Забележка: SPI модулът на MSP430FR6989 притежава SS извод, който обаче е наименуван STE. Неговото активно ниво може да се променя с битово поле UCMODEx от UCAxCTLW0.

2. Да се създаде нов проект с име **Lab_5_2** в папка **/Desktop/MSHT_GR_XX_N/Lab_5_2** и да се въведе програмата на C, чрез която се изпраща числото 0x75 (0b01110101) по SPI интерфейса в режим 1 (**CPOL = 0 и CPHA = 1**). Да се снимат осцилограмите на изводи MOSI (P3.1), SCK (P3.0) и SS (P4.3).

3. Да се създаде нов проект с име **Lab_5_3** в папка **/Desktop/MSHT_GR_XX_N/Lab_5_3** и да се въведе програмата на C, чрез която се изпраща числото 0x75 (0b01110101) по SPI интерфейса в режим 2 (**CPOL = 1 и CPHA = 1**). Да се снимат осцилограмите на изводи MOSI (P3.1), SCK (P3.0) и SS (P4.3).

4. Да се създаде нов проект с име **Lab_5_4** в папка **/Desktop/MSHT_GR_XX_N/Lab_5_4** и да се въведе програмата на C, чрез която се изпраща числото 0x75 (0b01110101) по SPI интерфейса в режим 3 (**CPOL = 1 и CPHA = 1**). Да се снимат осцилограмите на изводи MOSI (P3.1), SCK (P3.0) и SS (P4.3).

Използвана литература:

1. User guide на MSP430FR6989