# Дисплеи и индикация във вградените системи



#### Автор: гл. ас. д-р инж. Любомир Богданов



#### ПРОЕКТ ВG051PO001--4.3.04-0042

"Организационна и технологична инфраструктура за учене през целия живот и развитие на компетенции"

Проектът се осъществява с финансовата подкрепа на Оперативна програма "Развитие на човешките ресурси", съфинансирана от Европейския социален фонд на Европейския съюз Инвестира във вашето бъдеще!



#### Съдържание

- 1. Управление на LED индикатори
- 2. Управление на LCD дисплеи
- 3. Управление на OLED дисплеи
- 4. Бутони и клавиатури
- 5. Тъч сензори
- 6. Ротационни енкодери

Светодиодната индикация (Light Emitting Diode, LED) може да се раздели на:

- \*индикация с един светодиод
- \*индикация със 7-сегментни индикатори
- \*индикация с буквено-цифрови индикатори
- \*индикация със светодиодни матрица

В зависимост от това дали в даден момент се управляват всички сегменти/пиксели, се казва, че индикацията е [1]:

\*статична

\*динамична

От курса ППЕ е известно, че светодиодите имат пад на **напрежение в права посока V\_F**, зависещ от цвета на светодиода.

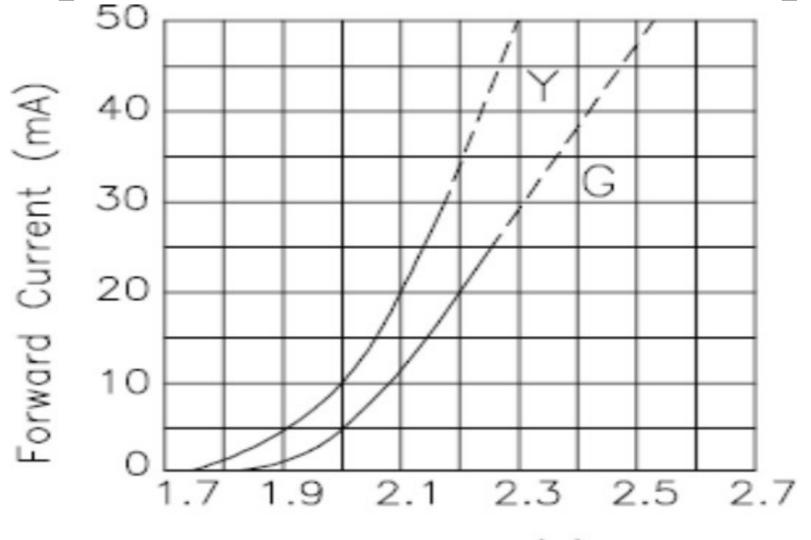
#### Типични стойности за дифузни LED са:

	V <sub>Fmin</sub> , V	V <sub>Fmax</sub> , V
Червен	1.8	2.2
Зелен	2	2.3
Жълт	2.2	2.8
Бял	3.2	3.4
Син	3.2	3.4

Ярките светодиоди (bright LED) имат по-високи падове и светят по-ярко от дифузните при едни и същи токове (напр. ярък зелен LED може да има  $V_F = 3 \text{ V}$ ).

**Токът в права посока**  $I_F$  варира в по-големи граници. Дифузните светодиоди имат  $I_F = 10 \div 30$  mA, ярките  $I_F = 1 \div 20$  mA, а мощните –  $x1 \div x10$  A.

Типична ВАХ на маломощен LED е показана на следващия слайд[2].



Forward Voltage(V)
FORWARD CURRENT Vs.
FORWARD VOLTAGE

Яркостта на светодиодите (luminous intensity) се мери

кандели и за индикаторни светодиоди варира (RELATIVE LUMINOUS INTENSITY)

обхвата  $0.6 \div 1800$  mcd.

Интензитетът зависи от тока в права посока IF[3]:

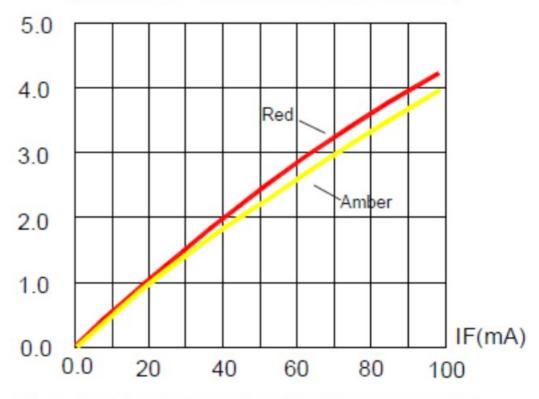
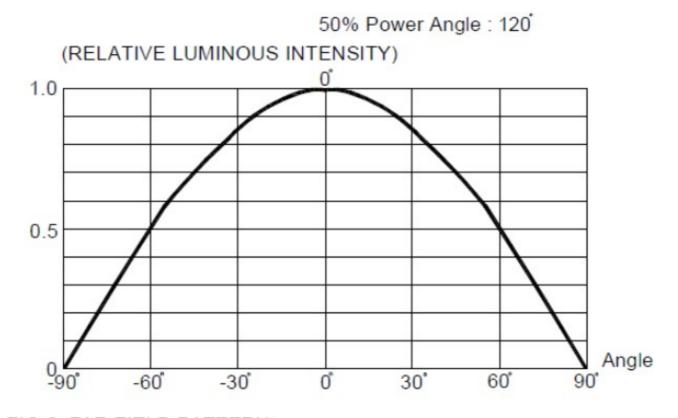


FIG.2 RELATIVE LUMINOUS INTENSITY VS. FORWARD CURRENT

8/39

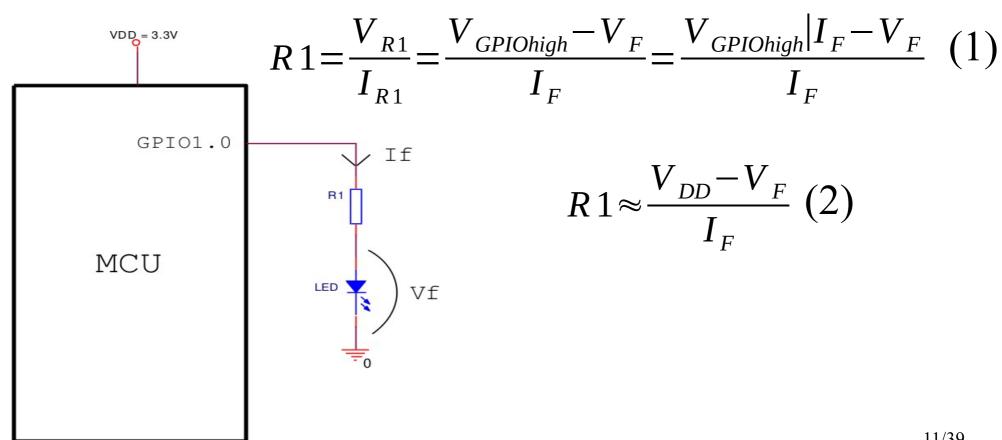
Яркостта на светодиодите зависи от ъгъла, от който наблюдаващия вижда светодиода. Това се нарича **ъгъл на виждане** (viewing angle) [3]. Използва се също понятието "far field pattern".



9/39

**ВНИМАНИЕ!** Всеки един от изброените параметри трябва да се провери от техническата спецификация (datasheet) за конкретния модел светодиод, за конкретния производител.

За повечето µCU номиналното захранване е 3.3 V или 5 V. Това означава, че в изхода на GPIO ще има приблизително захранващото напрежение.



11/39

Светодиодите се захранват с генератори на ток. Такива има в интегрално изпълнение.

*Пример* – NCR402T на Nexperia е параметричен, линеен генератор на ток в три-изводен SOT23 корпус.  $I_F = 17 \div 23 \text{ mA}$ .

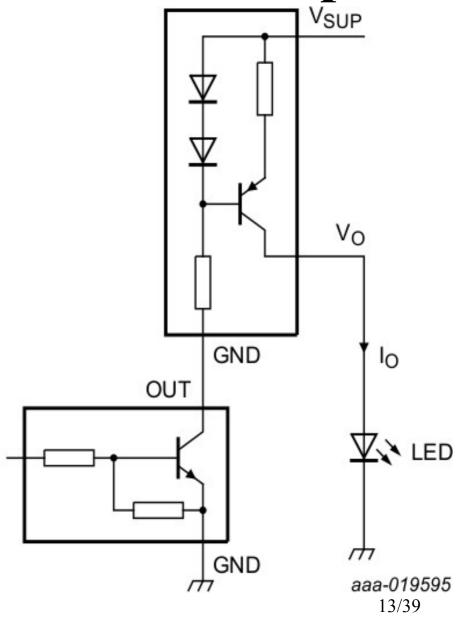
 Table 2.
 Pinning information

Pin	Symbol	Description	Simplified outline	Graphic symbol
1	GND	ground	3	V <sub>SUP</sub>
2	V <sub>SUP</sub>	supply voltage		
3	I <sub>o</sub> N <sub>o</sub>	output current/output voltage	1 2 TO-236AB (SOT23)	GND IONO LED aaa-019596

Захранващото напрежение  $V_{\text{SUP}}$  може да варира в широки граници  $5 \div 20 \text{ V}$ .

За да стане управляем, генераторът се нуждае от електронен ключ. Така се получава схемата по-долу.

GPIO извода на микроконтролера се оот свързва към базата "IN/OUT" на цифровия транзистор.



Такова схемно решение може да е подходящо за някои приложения (габаритните LED светлини на автомобил се проектират  $50 \div 70 \text{ mA} / 12 \text{ V}$ ), но да се окаже **твърде скъпо** за други.

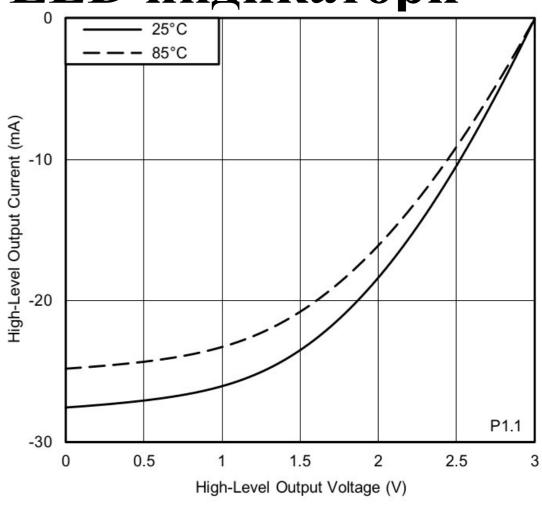
Затова схемата, показана преди два слайда, с токоограничаващия резистор се използва най-често за индикация на ел. панели. Тази схема разчита на две условия:

- \*напрежението VDD да е стабилизирано;
- \*напрежението VF да е неизменящо се.

Ако едно от двете не може да бъде гарантирано (VDD се взима директно от батерия, VF се променя от температурата/стареене), трябва да се използва управляем генератор на ток.

Във формула (1) се прави едно допускане, за да се стигне до съкратената формула (2), и това е — приема се, че високото логическо ниво на GPIO е равно на захранващото напрежение.

Това, обаче, е **много грубо** допускане. Реално изходната характеристика на СМОS стъпало изглежда така (MSP430FR6989):



 $V_{CC} = 3.0 V$ 

Figure 5-12. Typical High-Level Output Current vs High-Level Output Voltage

Тоест може да се окаже, че

$$*V_{\text{GPIOhigh}} = V_{\text{DD}} - 0.5 \text{ V}$$
 при ток през светодиода 10 mA

$$*V_{\text{GPIOhigh}} = V_{\text{DD}} - 1 \text{ V}$$
 при ток през светодиода 20 mA

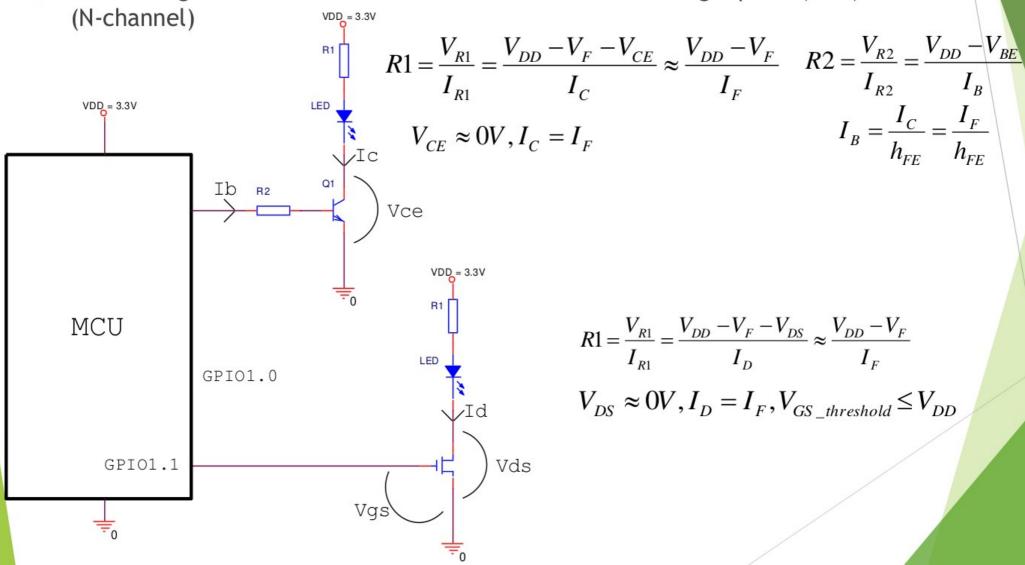
което прави формула (2) невалидна.

Затова изводите на µСU трябва да се **буферират с електронни ключове**. Тогава формула (2) винаги ще важи.

На следващия слайд са показани схеми за буфериране на изходите на μCU с NPN и NMOS транзистори.

**ВНИМАНИЕ!**  $V_{GSthres} = 1 \div 2 \text{ V}$  за контролери със захранване 3.3 V, иначе може да не отпуши NMOS-а.

Connecting an LED to a MCU with an electronic switch using bipolar (NPN) and MOS



$$R1 = \frac{V_{R1}}{I_{R1}} = \frac{V_{DD} - V_F - V_{DS}}{I_D} \approx \frac{V_{DD} - V_F}{I_F}$$

$$V_{DS} \approx 0V, I_D = I_F, V_{GS-threshold} \leq V_{DD}$$

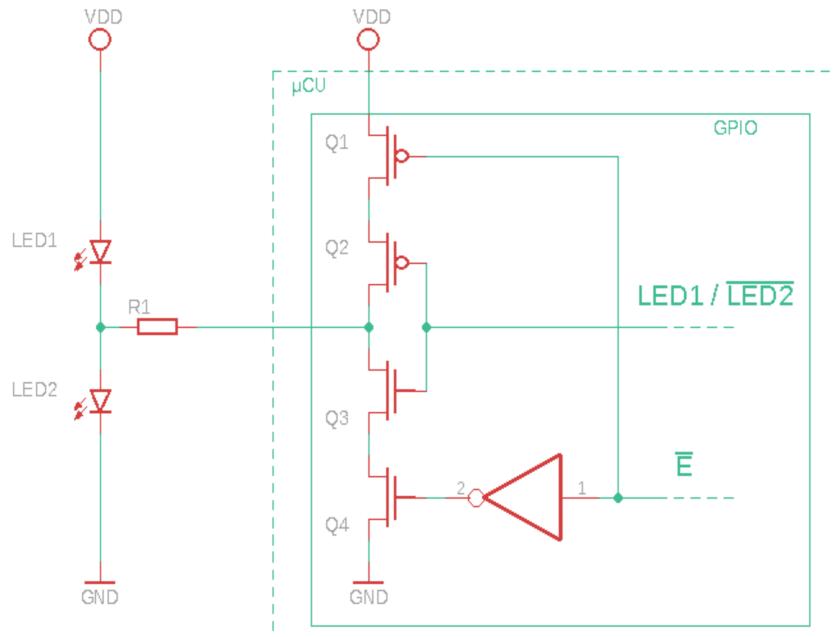
Управление на LED индикатори Интересно схемно решение може да се види в дебъгера на ST Microelectronics ST-Link: с един GPIO извод се управляват два светодиода.

Когато !E = 0 се пуска светодиод, който е избран чрез сигнала LED1/!LED2. Когато Q3 и Q4 са отпушени, LED1 свети, LED2 е шунтиран. Когато Q1 и Q2 са отпушени, LED2 свети, LED1 е шунтиран.

Когато !E = 1, GPIO изводът е конфигуриран като вход и

$$V_{F1} + V_{F2} > VDD$$
,

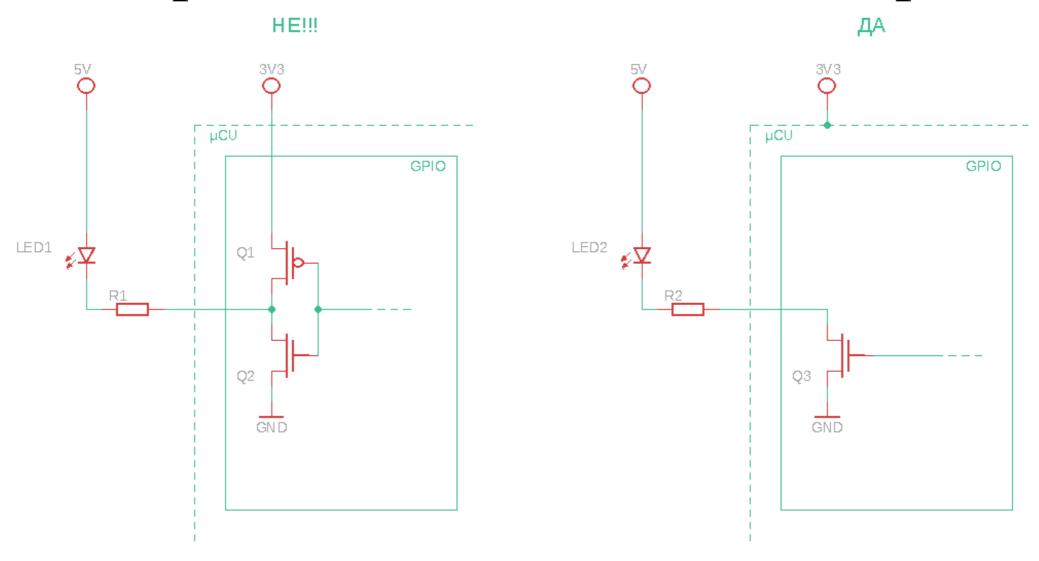
следователно и двата LED са изгасени.



19/39

Фундаментална грешка може да се допусне с ярък светодиод с голям пад, например с цвят синьо. Схемата вляво използва противотактно изходно стъпало (push-pull) и разчита, че при GPIOhigh = 3.3 V, а падът 5-3.3=1.7 V няма да е достатъчен, за да отпуши диода. Всъщност, при ярките светодиоди светлина може да се види и при х $10 \div 100$   $\mu$ A, т.е. 1.7 V е в началото на BAX, но ток все пак ще протече и е **възможно** диода да свети слабо, когато уж трябва да е изключен.

За да не се случва това, трябва да се използва стъпало по схема отворен-дрейн.



На пазара съществуват интегрирани в един корпус светодиоди с различни цветове. Най-често това са дву- и трицветни светодиоди.

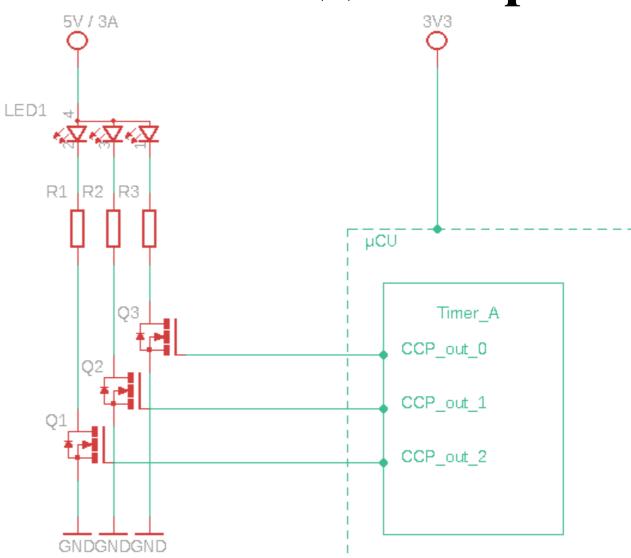
Ако бъдат свързани към изходите на един таймер, **чрез ШИМ** може да се изменя цвета на светодиода, увеличавайки и намалявайки коефициента на запълване на всеки един цвят поотделно.

За да се получат всички видими цветове, трябва да се използва светодиод с интегрирани:

- \*червено (R)
- \*зелено (G)
- \*синьо (В)

Тогава, за да се получи бял цвят, трябва да се зададе коеф. на запълване 100 % и на трите цвята.

Управление на мощен RGB светодиод. Чрез използване на таймер в ШИМ режим, може да се направи лампа, чийто цвят се задава програмно.



7-сегментните светодиодни индикатори могат да изобразяват цифри.

14-сегментните светодиодни индикатори могат да изобразяват цифри и букви[1].

В зависимост от това дали всеки сегмент се управлява с отделен сигнал, или съответните сегменти са свързани в паралел и в различни периоди от време се пускат само отделни сегменти, казва се че има два вида управление:

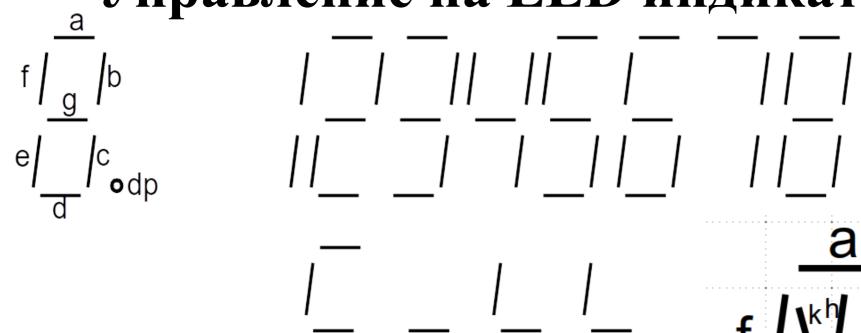
<sup>\*</sup>статична индикация;

<sup>\*</sup>динамична.

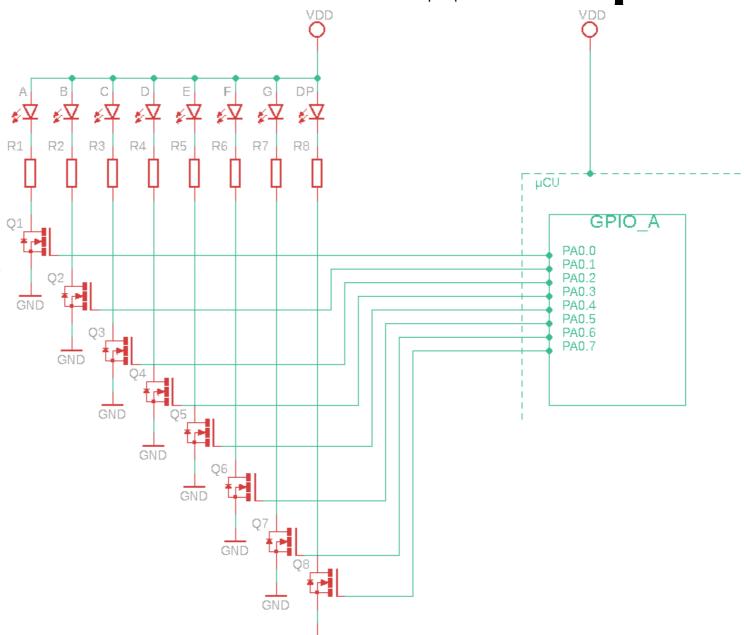
Статична индикация — за всеки сегмент от всеки индикатор има по един управляващ сигнал от GPIO порта на μCU.

Предимство - във всеки един момент от времето на индикаторите се изобразяват зададените цифри. Ако се прави снимка или се снима видео на таблото, индикацията ще бъде винаги видима.

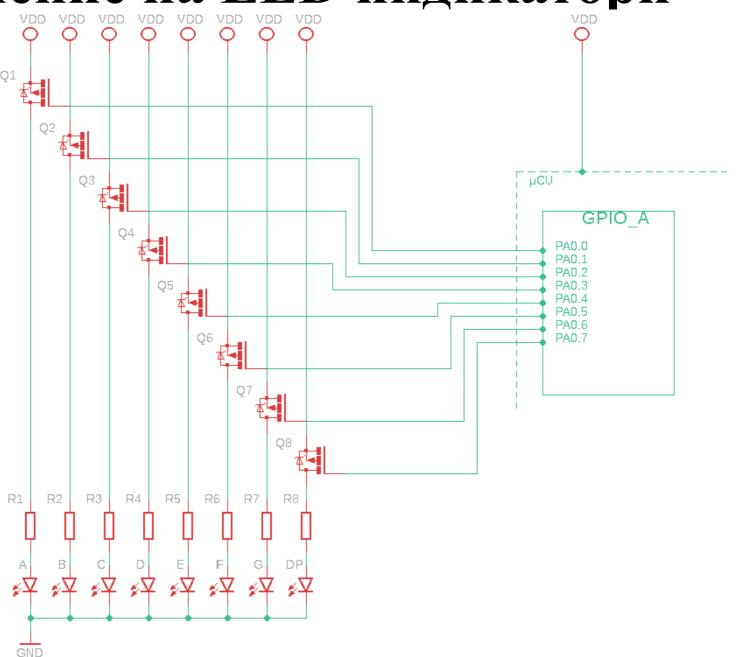
*Недостать* − необходимите изводи на µCU растат пропорционално на броя на индикаторните елементи. Един индикатор ще заеме 8 извода,  $2 \rightarrow 16$  извода,  $3 \rightarrow 24$  извода,  $4 \rightarrow 32$  извода,  $8 \rightarrow 64$  извода и т.н.



Статична индикация, 1х7-сегментен индикатор, общ анод, ел. ключове о MOSFET.



Статична индикация, 1х7-сегментен индикатор, общ катод, ел. ключове с MOSFET.



**АЅСІІ** таблица — таблица, която показва връзката на всяка буква (char) в езика С и съответстващото ѝ шестнадесетично число, което се записва в паметта на μСU.

Dec         Hex         Char         Qe         96         60         1           1         01         Start of text         34         22         "         65         41         A         97         61         a           3         03         End of text         35         23         #         67         43         C         99         63         c           4         04         End of text         36         24         \$         68         44         D         100         64         d           5         05         Enquiry         37         25         \$         69         45         E         101         65         e           6         06         Acknowledge         38         26         \$         70         46         F         102         66         f           7         07         Audible bell         39         2												
1 01 Start of heading 33 21 ! 65 41 A 97 61 a 97 61 a 2 02 Start of text 34 22 " 66 42 B 98 62 b 3 03 End of text 35 23 # 67 43 C 99 63 c 4 04 End of transmit 36 24 \$ 68 44 D 100 64 d 5 05 Enquiry 37 25 \$ 69 45 E 101 65 e 6 06 Acknowledge 38 26 \$ 70 46 F 102 66 f 7 07 Audible bell 39 27 ' 71 47 G 103 67 g 8 08 Backspace 40 28 ( 72 48 H 104 68 h 90 99 Horizontal tab 41 29 ) 73 49 I 105 69 i 100 64 J 100 64	Dec	Hex	Char	Dec	Hex	Char	Dec	Hex	Char	Dec	Hex	Char
2 02 Start of text 34 22 " 66 42 B 98 62 b 3	0	00	Null	32	20	Space	64	40	0	96	60	`
3 03 End of text 35 23 # 67 43 C 99 63 c 4 04 End of transmit 36 24 \$ 68 44 D 100 64 d 5 05 Enquiry 37 25 \$ 69 45 E 101 65 e 6 6 06 Acknowledge 38 26 & 70 46 F 102 66 f 7 07 Audible bell 39 27 ' 71 47 G 103 67 g 8 08 Backspace 40 28 ( 72 48 H 104 68 h 9 09 Horizontal tab 41 29 ) 73 49 I 105 69 i 100 A Line feed 42 2A * 74 4A J 106 6A j 11 0B Vertical tab 43 2B + 75 4B K 107 6B k 12 0C Form feed 44 2C , 76 4C L 108 6C l 13 0D Carriage return 45 2D - 77 4D M 109 6D m 14 0E Shift out 46 2E . 78 4E N 110 6E n 15 0F Shift in 47 2F / 79 4F 0 111 6F 0 11 6F 0 11 1 Device control 1 49 31 1 81 51 Q 113 71 q 18 12 Device control 2 50 32 2 82 52 R 114 72 r 19 13 Device control 4 52 34 4 84 54 T 116 74 t 121 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 2 1 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 2 1 15 Neg. acknowledge 53 38 5 38 120 78 x 24 18 Cancel 56 38 8 88 58 X 120 78 x 27 18 Escape 59 3B ; 91 5B [ 123 7B ( 124 7C   124 7C   125 7D ) 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	1	01	Start of heading	33	21	!	65	41	A	97	61	a
4 04 End of transmit 36 24 \$ 68 44 D 100 64 d 5 05 Enquiry 37 25 \$ 69 45 E 101 65 e 6 6 06 Acknowledge 38 26 \$ 70 46 F 102 66 f 7 07 Audible bell 39 27 ' 71 47 G 103 67 g 8 08 Backspace 40 28 ( 72 48 H 104 68 h 9 09 Horizontal tab 41 29 ) 73 49 I 105 69 i 100 0A Line feed 42 2A * 74 4A J 106 6A j 11 0B Vertical tab 43 2B + 75 4B K 107 6B k 12 0C Form feed 44 2C , 76 4C L 108 6C l 13 0D Carriage return 45 2D - 77 4D M 109 6D m 14 0E Shift out 46 2E . 78 4E N 110 6E n 15 0F Shift in 47 2F / 79 4F 0 111 6F 0 111 6F 0 16 10 Data link escape 48 30 0 80 50 P 112 70 p 17 11 Device control 1 49 31 1 81 51 Q 113 71 q 18 12 Device control 2 50 32 2 82 52 R 114 72 r 19 13 Device control 4 52 34 4 84 54 T 116 74 t 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 2 1 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 2 1 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 2 1 15 End trans. block 55 37 7 87 57 W 119 77 W 24 18 Cancel 56 38 8 88 58 X 120 78 X 25 19 End of medium 57 39 9 89 59 Y 121 79 Y 26 1A Substitution 58 3A : 90 5A Z 122 7A Z 27 1B Escape 59 3B ; 91 5B [ 123 7B ( 126 7E ~ 126 7	2	02	Start of text	34	22	"	66	42	В	98	62	b
5       05       Enquiry       37       25       \$       69       45       E       101       65       e         6       06       Acknowledge       38       26       \$       70       46       F       102       66       f         7       07       Audible bell       39       27       '       71       47       G       103       67       g         8       08       Backspace       40       28       (       72       48       H       104       68       h         9       09       Horizontal tab       41       29       )       73       49       I       105       69       i         10       0A       Line feed       42       2A       *       74       4A       J       106       6A       j         11       0B       Vertical tab       43       2B       +       75       4B       K       107       6B       k         12       0C       Form feed       44       2C       ,       76       4C       L       108       6C       1         13       0D       Carriage return       45       2D </td <td>3</td> <td>03</td> <td>End of text</td> <td>35</td> <td>23</td> <td>#</td> <td>67</td> <td>43</td> <td>С</td> <td>99</td> <td>63</td> <td>c</td>	3	03	End of text	35	23	#	67	43	С	99	63	c
6 06 Acknowledge 38 26 & 70 46 F 102 66 f 7 07 Audible bell 39 27 ' 71 47 G 103 67 g 8 08 Backspace 40 28 ( 72 48 H 104 68 h 9 09 Horizontal tab 41 29 ) 73 49 I 105 69 i 10 0A Line feed 42 2A * 74 4A J 106 6A j 11 0B Vertical tab 43 2B + 75 4B K 107 6B k 12 0C Form feed 44 2C , 76 4C L 108 6C l 13 0D Carriage return 45 2D - 77 4D M 109 6D m 14 0E Shift out 46 2E . 78 4E N 110 6E n 15 0F Shift in 47 2F / 79 4F 0 111 6F 0 111 6F 0 111 Device control 1 49 31 1 81 51 Q 113 71 q 18 12 Device control 2 50 32 2 82 52 R 114 72 r 19 13 Device control 4 52 34 4 84 54 T 116 74 t 12 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 24 18 Cancel 56 38 8 88 58 X 120 78 x 22 16 Synchronous idle 54 36 6 86 56 V 118 76 v 24 18 Cancel 56 38 8 88 58 X 120 78 x 25 19 End of medium 57 39 9 89 59 Y 121 79 y 26 1A Substitution 58 3A : 90 5A 2 122 7A 2 2 10 Group separator 60 3C < 92 5C \ 124 7C   125 7D \)  30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	4	04	End of transmit	36	24	Ş	68	44	D	100	64	d
7 07 Audible bell 39 27 ' 71 47 G 103 67 g 8 08 Backspace 40 28 ( 72 48 H 104 68 h 9 09 Horizontal tab 41 29 ) 73 49 I 105 69 i 10 0A Line feed 42 2A * 74 4A J 106 6A j 11 0B Vertical tab 43 2B + 75 4B K 107 6B k 12 0C Form feed 44 2C , 76 4C L 108 6C l 13 0D Carriage return 45 2D - 77 4D M 109 6D m 14 0E Shift out 46 2E . 78 4E N 110 6E n 15 0F Shift in 47 2F / 79 4F 0 111 6F 0 111 6F 0 111 Device control 1 49 31 1 81 51 Q 113 71 q 18 12 Device control 2 50 32 2 82 52 R 114 72 r 19 13 Device control 3 51 33 3 83 53 S 115 73 s 20 14 Device control 4 52 34 4 84 54 T 116 74 t 12 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 12 2 16 Synchronous idle 54 36 6 86 56 V 118 76 V 23 17 End trans. block 55 37 7 87 57 W 119 77 W 24 18 Cancel 56 38 8 88 58 X 120 78 X 25 19 End of medium 57 39 9 89 59 Y 121 79 Y 26 1A Substitution 58 3A : 90 5A Z 122 7A Z 27 1B Escape 59 3B ; 91 5B [ 123 7B { 22 7A Z 29 1D Group separator 61 3D = 93 5D ] 125 7D } 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	5	05	Enquiry	37	25	*	69	45	E	101	65	e
8 08 Backspace	6	06	Acknowledge	38	26	ε	70	46	F	102	66	£
9	7	07	Audible bell	39	27	1	71	47	G	103	67	ġ.
10  OA Line feed	8	08	Backspace	40	28	(	72	48	Н	104	68	h
11	9	09	Horizontal tab	41	29	)	73	49	I	105	69	i
12       OC       Form feed       44       2C       ,       76       4C       L       108       6C       1         13       OD       Carriage return       45       2D       -       77       4D       M       109       6D       m         14       OE       Shift out       46       2E       .       78       4E       N       110       6E       n         15       OF       Shift in       47       2F       /       79       4F       0       111       6F       o         16       10       Data link escape       48       30       0       80       50       P       112       70       p         17       11       Device control 1       49       31       1       81       51       Q       113       71       q         18       12       Device control 2       50       32       2       82       52       R       114       72       r         19       13       Device control 3       51       33       3       83       53       S       115       73       s         20       14       Device control 4	10	0A	Line feed	42	2A	*	74	4A	J	106	6A	j
13	11	OB	Vertical tab	43	2B	+	75	4B	K	107	6B	k
14       OE       Shift out       46       2E       .       78       4E       N       110       6E       n         15       OF       Shift in       47       2F       /       79       4F       0       111       6F       o         16       10       Data link escape       48       30       0       80       50       P       112       70       p         17       11       Device control 1       49       31       1       81       51       Q       113       71       q         18       12       Device control 2       50       32       2       82       52       R       114       72       r         19       13       Device control 3       51       33       3       83       53       S       115       73       s         20       14       Device control 4       52       34       4       84       54       T       116       74       t         21       15       Neg. acknowledge       53       35       5       85       55       U       117       75       u         22       16       Synchronous idle </td <td>12</td> <td>OC.</td> <td>Form feed</td> <td>44</td> <td>2C</td> <td>,</td> <td>76</td> <td>4C</td> <td>L</td> <td>108</td> <td>6C</td> <td>1</td>	12	OC.	Form feed	44	2C	,	76	4C	L	108	6C	1
15         OF         Shift in         47         2F         /         79         4F         0         111         6F         o           16         10         Data link escape         48         30         0         80         50         P         112         70         p           17         11         Device control 1         49         31         1         81         51         Q         113         71         q           18         12         Device control 2         50         32         2         82         52         R         114         72         r           19         13         Device control 3         51         33         3         83         53         S         115         73         s           20         14         Device control 4         52         34         4         84         54         T         116         74         t           21         15         Neg. acknowledge         53         35         5         85         55         U         117         75         u           22         16         Synchronous idle         54         36         6         8	13	OD	Carriage return	45	2 D	_	77	4D	M	109	6D	m
16       10       Data link escape       48       30       0       80       50       P       112       70       p         17       11       Device control 1       49       31       1       81       51       Q       113       71       q         18       12       Device control 2       50       32       2       82       52       R       114       72       r         19       13       Device control 3       51       33       3       83       53       \$       115       73       s         20       14       Device control 4       52       34       4       84       54       T       116       74       t         21       15       Neg. acknowledge       53       35       5       85       55       U       117       75       u         22       16       Synchronous idle       54       36       6       86       56       V       118       76       v         23       17       End trans. block       55       37       7       87       57       W       119       77       w         24       18       Can	14	OE	Shift out	46	2 E		78	4E	N	110	6E	n
17	15	OF	Shift in	47	2 F	/	79	4F	0	111	6F	0
18       12       Device control 2       50       32       2       82       52       R       114       72       r         19       13       Device control 3       51       33       3       83       53       S       115       73       s         20       14       Device control 4       52       34       4       84       54       T       116       74       t         21       15       Neg. acknowledge       53       35       5       85       55       U       117       75       u         22       16       Synchronous idle       54       36       6       86       56       V       118       76       v         23       17       End trans. block       55       37       7       87       57       W       119       77       W         24       18       Cancel       56       38       8       88       58       X       120       78       x         25       19       End of medium       57       39       9       89       59       Y       121       79       y         26       1A       Substitution <td>16</td> <td>10</td> <td>Data link escape</td> <td>48</td> <td>30</td> <td>0</td> <td>80</td> <td>50</td> <td>P</td> <td>112</td> <td>70</td> <td>р</td>	16	10	Data link escape	48	30	0	80	50	P	112	70	р
19       13       Device control 3       51       33       3       83       53       S       115       73       s         20       14       Device control 4       52       34       4       84       54       T       116       74       t         21       15       Neg. acknowledge       53       35       5       85       55       U       117       75       u         22       16       Synchronous idle       54       36       6       86       56       V       118       76       V         23       17       End trans. block       55       37       7       87       57       W       119       77       W         24       18       Cancel       56       38       8       88       58       X       120       78       X         25       19       End of medium       57       39       9       89       59       Y       121       79       y         26       1A       Substitution       58       3A       :       90       5A       Z       122       7A       z         28       1C       File separator	17	11	Device control 1	49	31	1	81	51	Q	113	71	q
20 14 Device control 4 52 34 4 84 54 T 116 74 t 21 15 Neg. acknowledge 53 35 5 85 55 U 117 75 u 22 16 Synchronous idle 54 36 6 86 56 V 118 76 v 23 17 End trans. block 55 37 7 87 57 W 119 77 W 24 18 Cancel 56 38 8 88 58 X 120 78 x 25 19 End of medium 57 39 9 89 59 Y 121 79 y 26 1A Substitution 58 3A : 90 5A Z 122 7A Z 27 1B Escape 59 3B ; 91 5B [ 123 7B { 28 1C File separator 60 3C < 92 5C \ 124 7C   29 1D Group separator 61 3D = 93 5D ] 125 7D } 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	18	12	Device control 2	50	32	2	82	52	R	114	72	r
21 15 Neg. acknowledge	19	13	Device control 3	51	33	3	83	53	ន	115	73	s
22       16       Synchronous idle       54       36       6       86       56       V       118       76       V         23       17       End trans. block       55       37       7       87       57       W       119       77       W         24       18       Cancel       56       38       8       88       58       X       120       78       X         25       19       End of medium       57       39       9       89       59       Y       121       79       y         26       1A       Substitution       58       3A       :       90       5A       Z       122       7A       z         27       1B       Escape       59       3B       ;       91       5B       [       123       7B       {         28       1C       File separator       60       3C        92       5C       \       124       7C                 29       1D       Group separator       61       3D       =       93       5D       ]       125       7D       >         30       1E       Record separator       62	20	14	Device control 4	52	34	4	84	54	Т	116	74	t
23 17 End trans. block 55 37 7 87 57 W 119 77 W 24 18 Cancel 56 38 8 88 58 X 120 78 x 25 19 End of medium 57 39 9 89 59 Y 121 79 Y 26 1A Substitution 58 3A : 90 5A Z 122 7A Z 27 1B Escape 59 3B ; 91 5B [ 123 7B { 28 1C File separator 60 3C < 92 5C \ 124 7C   29 1D Group separator 61 3D = 93 5D ] 125 7D } 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	21	15	Neg. acknowledge	53	35	5	85	55	U	117	75	u
24       18       Cancel       56       38       8       88       58       X       120       78       x         25       19       End of medium       57       39       9       89       59       Y       121       79       y         26       1A       Substitution       58       3A       :       90       5A       Z       122       7A       z         27       1B       Escape       59       3B       ;       91       5B       [       123       7B       {         28       1C       File separator       60       3C        92       5C       \       124       7C                 29       1D       Group separator       61       3D       =       93       5D       ]       125       7D       >         30       1E       Record separator       62       3E       >       94       5E       ^       126       7E       ~	22	16	Synchronous idle	54	36	6	86	56	V	118	76	v
25       19       End of medium       57       39       9       89       59       Y       121       79       y         26       1A       Substitution       58       3A       :       90       5A       Z       122       7A       z         27       1B       Escape       59       3B       ;       91       5B       [       123       7B       {         28       1C       File separator       60       3C        92       5C       \       124       7C                 29       1D       Group separator       61       3D       =       93       5D       ]       125       7D       }         30       1E       Record separator       62       3E       >       94       5E       ^       126       7E       ~	23	17	End trans, block	55	37	7	87	57	W	119	77	w
26       1A       Substitution       58       3A       :       90       5A       Z       122       7A       z         27       1B       Escape       59       3B       ;       91       5B       [       123       7B       {         28       1C       File separator       60       3C        92       5C       \       124       7C                 29       1D       Group separator       61       3D       =       93       5D       ]       125       7D       }         30       1E       Record separator       62       3E       >       94       5E       ^       126       7E       ~	24	18	Cancel	56	38	8	88	58	X	120	78	x
27     1B     Escape     59     3B     ;     91     5B     [     123     7B     {       28     1C     File separator     60     3C     <	25	19	End of medium	57	39	9	89	59	Y	121	79	У
28 1C File separator 60 3C < 92 5C \ 124 7C   29 1D Group separator 61 3D = 93 5D   125 7D } 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	26	1A	Substitution	58	3A	:	90	5A	Z	122	7A	z
29 1D Group separator 61 3D = 93 5D ] 125 7D } 30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	27	1B	Escape	59	3 B	;	91	5B	[	123	7B	{
30 1E Record separator 62 3E > 94 5E ^ 126 7E ~	28	1C	File separator	60	3 C	<	92	5C	١	124	7C	I
30 1E Record separator   02 3E >   34 3E   120 7E	29	1D	Group separator	61	3D	=	93	5D	]	125	7D	}
31 1F Unit separator 63 3F ? 95 5F _ 127 7F □	30	1E	Record separator	62	3 E	>	94	5E	^	126	7E	~
	31	1F	Unit separator	63	3 <b>F</b>	?	95	5F		127	7F	

Управление на LED индикатори Пример — за да се изобрази цифрата 3 на индикатора, в

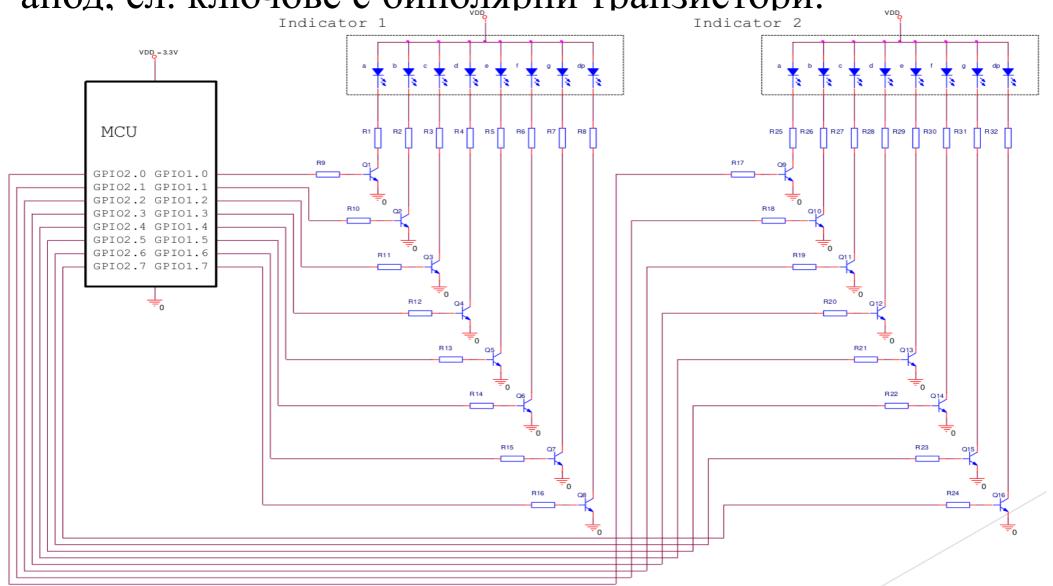
Пример — за да се изобрази цифрата 3 на индикатора, в изходния регистър на GPIO порта, който се казва РАОИТ, трябва да се запише числото 0х4F, ако управляващите сигнали са свързани към сегментите по посочения начин.

**PAOUT** =0100.1111 $_{(2)}$ =4 $F_{(16)}$ PA0.0 PA0.1 PA0.2 PA0.3 PA0.4 PA0.5 PA0.6 30/39 PA0.7

Пример — използване на статична индикация и таблица на съответсвието в LPC845.

```
uint8 t char to encoded number(char ch){
const uint8_t digit map char[12] = {
                                             uint8 t digit;
    0x3F, //0(0)
                                             uint8 t encoded_num = 0;
    0x06, //1(1)
    0x5B, //2(2)
                                              if(ch >= '0' \&\& ch <= '9'){
    0x4F, \frac{1}{3} (3)
                                                  digit = ch - 0x30;
    0x66, \frac{1}{4}(4)
                                                  if(digit < 12){
    0x6D, //5 (5)
                                                  encoded num = digit map char[digit];
    0x7D, \frac{1}{6} (6)
    0x07, //7(7)
    0x7F, //8 (8)
    0x6F, //9 (9)
                                             if(ch == ' '){
    0x40, //- (10)
                                                  encoded num = digit map char[11];
    0x00, //*space*(11)
                                              return encoded num;
                                                                                       31/39
```

Управление на LED индикатори Статична индикация, 2x7-сегментни индикатори, общ

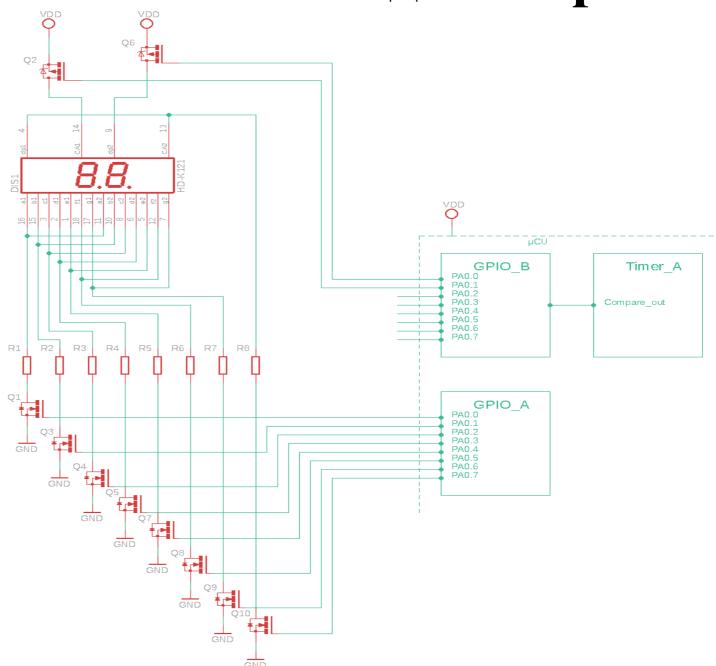


Динамична индикация — съответстващите сегменти на различните индикатори се свързват в паралел и има допълнителни сигнали за избор на индикатор. Тези сигнали се превключват във времето много бързо, така че човешкото око да не забележи и да вижда псевдо-едновременно всички цифри, на всички индикатори.

*Предимство* — броят на управляващите сигнали е по-малък от този на статичната индикация. Един индикатор ще заеме 8 извода,  $2 \to 10$  извода,  $3 \to 11$  извода,  $4 \to 12$  извода,  $8 \to 16$  извода и т.н.

*Недостатьк* — в даден момент от времето се изобразява само една цифра и ако панела се заснеме с фотоапарат или видеокамера, ще се виждат само някои от цифрите.

Динамична индикация, 2х7-сегментен индикатор, общ анод, ел. ключове с MOSFET.



Пример - използване на динамична индикация и таблица на съответсвието в LPC845 за обхождане на 8 индикатора.

Функцията segm\_led\_callback се извиква периодично на всяка 1 ms.

Променливата digit съдържа номера на индикаторния елемент, който в настоящия квант от време е активен.

За сегментите и за избор на индикатор се използват 2 преместващи регистъра, които намаляват броя на използваните изводи от 16 на 3.

```
void segm led callback(void){
     uint8 t encoded num;
     uint8 t dot = 0;
     static uint8 t digit = 1;
     if(digit < 5)
          encoded num = char to encoded number(line 1 buff[digit-1]);
          if(line 1 dot position == digit){
                dot = 1;
          segm led show digit(1, digit, encoded num, dot);
     else {
          encoded num = char to encoded number(line 2 buff[digit-5]);
          if(line 2 dot position == (digit-4)){
                dot = 1;
          segm led show digit(2, digit-4, encoded num, dot);
                                                                     //12.34
                                                                     //5.678
     digit++;
                                                                     char line_1_buff[5] = {'1', '2', '3', '4'};
                                                                      uint8_t line 1 dot position = 2;
     if(digit > 8)
                                                                      char line_2_buff[5]= {'5', '6', '7', '8'};
          digit = 1;
                                                                      uint8 t line 2 dot position = 1; 36/39
```

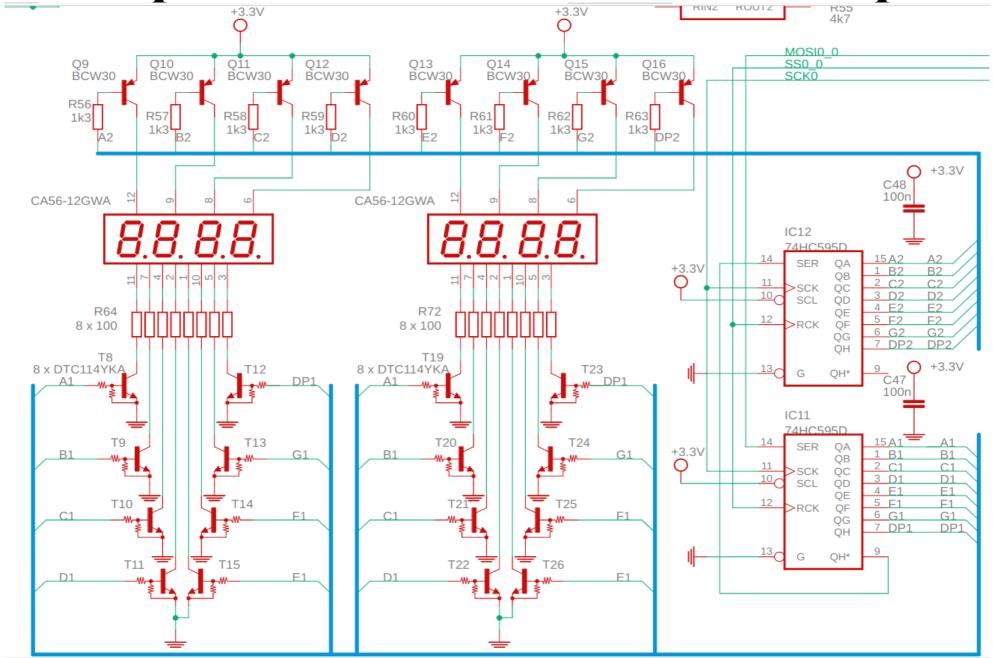
```
void segm led show digit(
uint8_t line number,
uint8 t digit position,
uint8_t segments,
uint8_t dot
  uint8_t tx buff[2] = \{0x00, 0xFF\};
  switch(line number){
  case 1:
     switch(digit position){
     case 1:
         tx buff[1] &= \simBIT0;
          break;
    case 2:
         tx buff[1] &= \simBIT1;
          break:
    case 3:
         tx_buff[1] &= \sim BIT2;
          break;
    case 4:
         tx buff[1] &= \simBIT3;
         break;
     break;
```

```
case 2:
  switch(digit position){
  case 1:
       tx buff[1] &= \simBIT4;
       break:
  case 2:
       tx buff[1] &= \simBIT5;
       break:
  case 3:
       tx buff[1] &= \simBIT6;
       break;
  case 4:
       tx buff[1] &= \simBIT7; }
       break;
  break;
```

```
if(dot){
    segments |= 0x80;
}

tx_buff[0] = segments;

while(pps_flags.spi_busy){ }
    spi_busy = 1;
    GPIO_PinWrite(GPIO, 1, 7, 0);
    spi_write_half_word(tx_buff);
    GPIO_PinWrite(GPIO, 1, 7, 1);
    spi_busy = 0;
```



#### Литература

- [1] Г. Михов, "Цифрова схемотехника", ТУ-София, 1999.
- [2]L-115WGYW Datasheet, Kingbright, 2003.
- [3] CLM1B-RKW/AKW Product Family Datasheet, CREE, 2011.