



Министерство науки и высшего образования Российской Федерации  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Московский государственный технический университет  
имени Н. Э. Баумана  
(национальный исследовательский университет)»  
(МГТУ им. Н. Э. Баумана)

---

ФАКУЛЬТЕТ «Информатика и системы управления» (ИУ)

КАФЕДРА «Программное обеспечение ЭВМ и информационные технологии» (ИУ7)

## Отчет по лабораторной работе №2 по курсу «Архитектура электронно-вычислительных машин»

*Изучение работы микропроцессорного ядра RISC-V*

Группа: ИУ7-53Б

Студент:

\_\_\_\_\_ Дьяченко А. А.  
(Подпись, дата) (Фамилия И. О.)

Преподаватель:

\_\_\_\_\_ Ибрагимов С. В.  
(Подпись, дата) (Фамилия И. О.)

Москва, 2023 г.

## СОДЕРЖАНИЕ

1	Введение . . . . .	3
1.1	Цель работы . . . . .	3
2	Выполнение . . . . .	4
2.1	Данные процессора . . . . .	4
2.2	Лабораторные работы . . . . .	5

## **1 Введение**

### **1.1 Цель работы**

Изучение основ построения микропроцессорных систем на ПЛИС. В ходе работы студенты ознакомятся с принципами построения систем на кристалле (СНК) на основе ПЛИС, получат навыки проектирования СНК в САПР Altera Quartus II, выполнят проектирование и верификацию системы с использованием отладочного комплекта Altera DE1Board.

## 2 Выполнение

### 2.1 Данные процессора

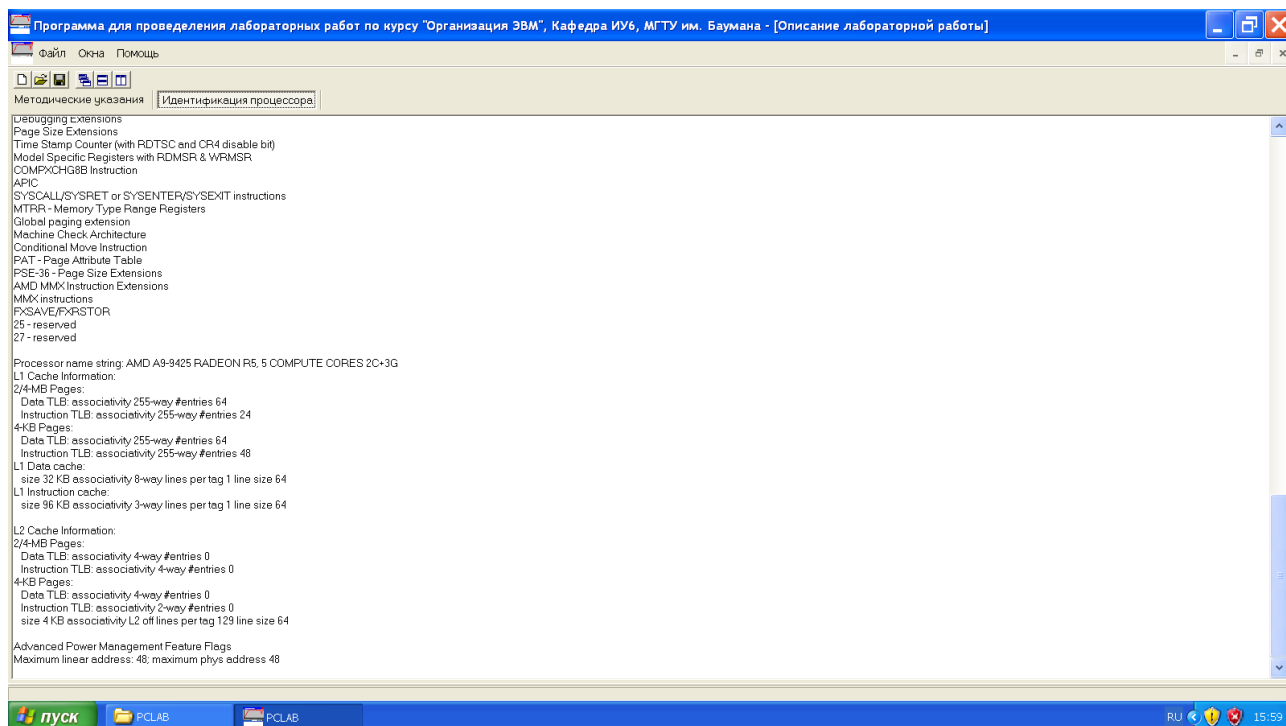


Рисунок 1 – данные процессора (часть 1)

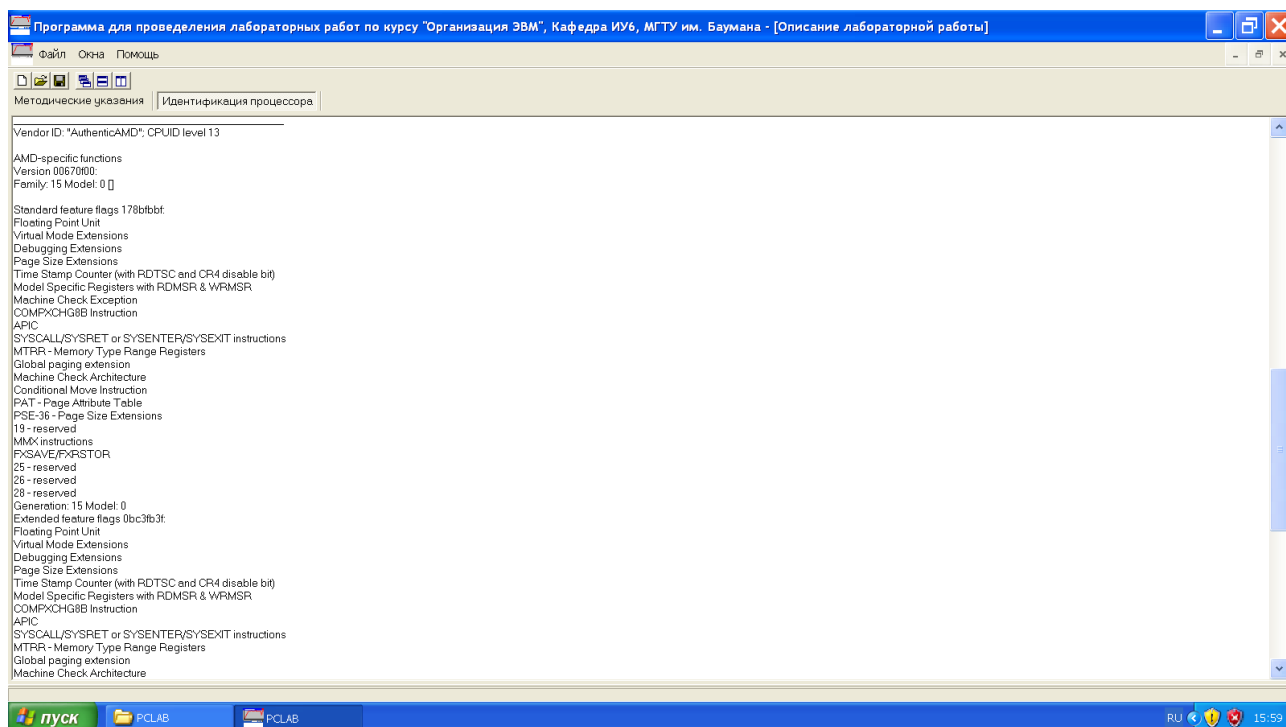


Рисунок 2 – данные процессора (часть 2)

## 2.2 Лабораторные работы

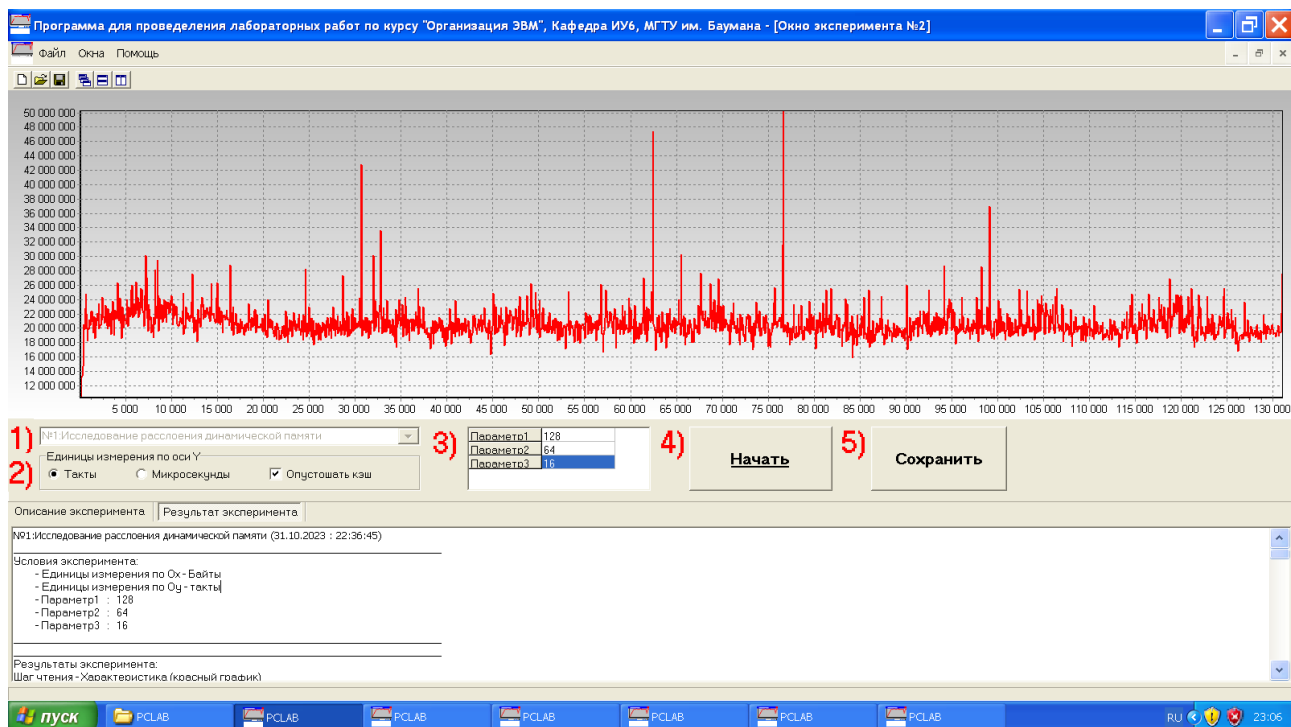


Рисунок 3 – результат выполнения ЛР№1

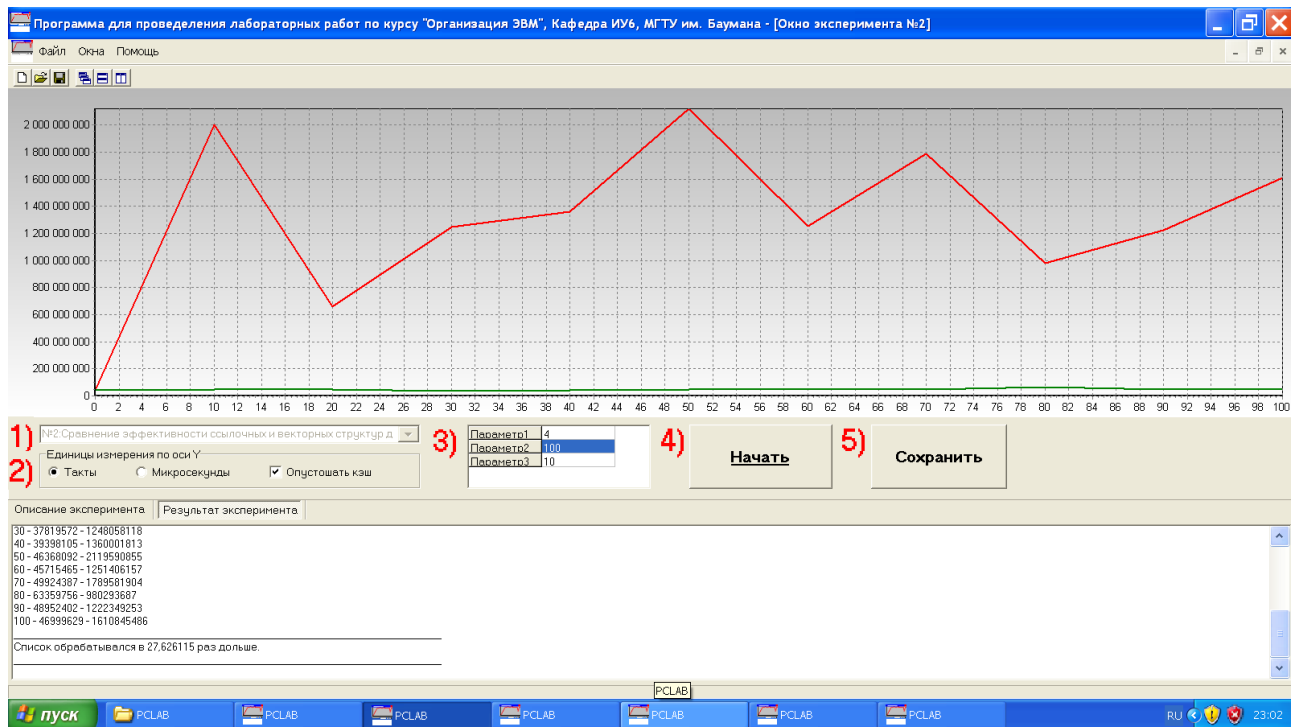


Рисунок 4 – результат выполнения ЛР№2

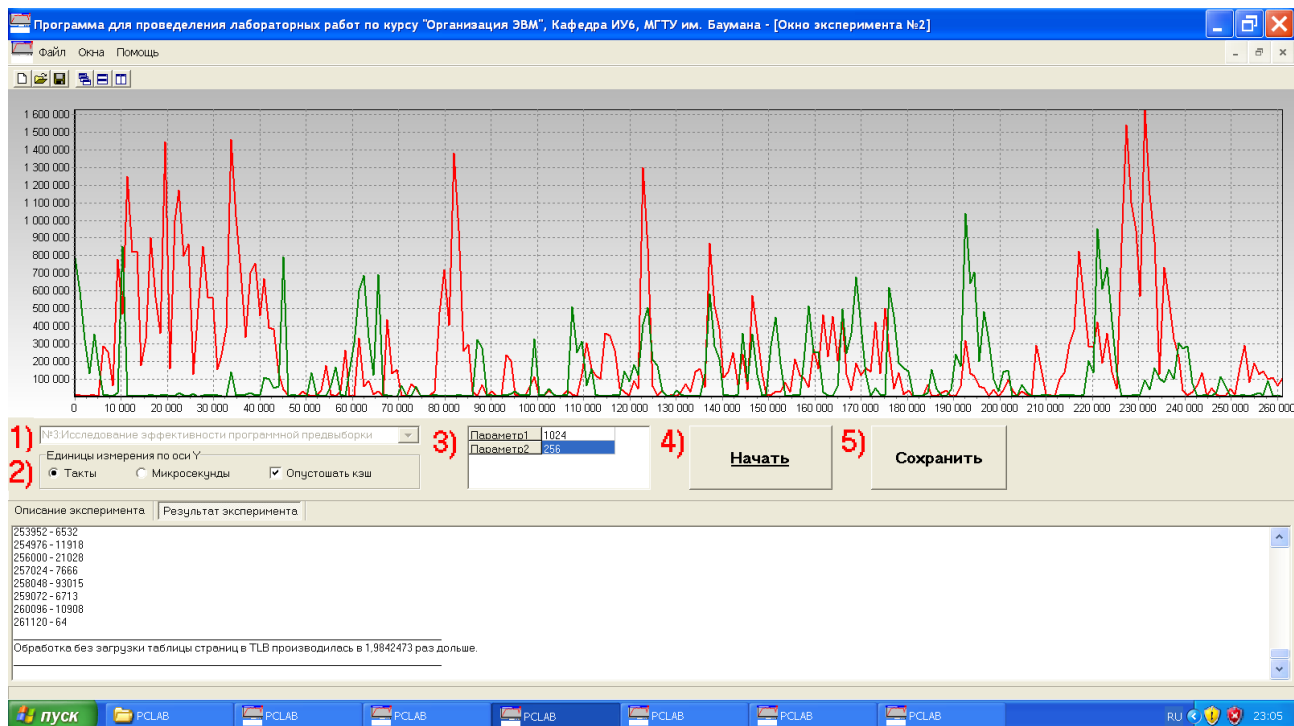


Рисунок 5 – результат выполнения ЛР№3

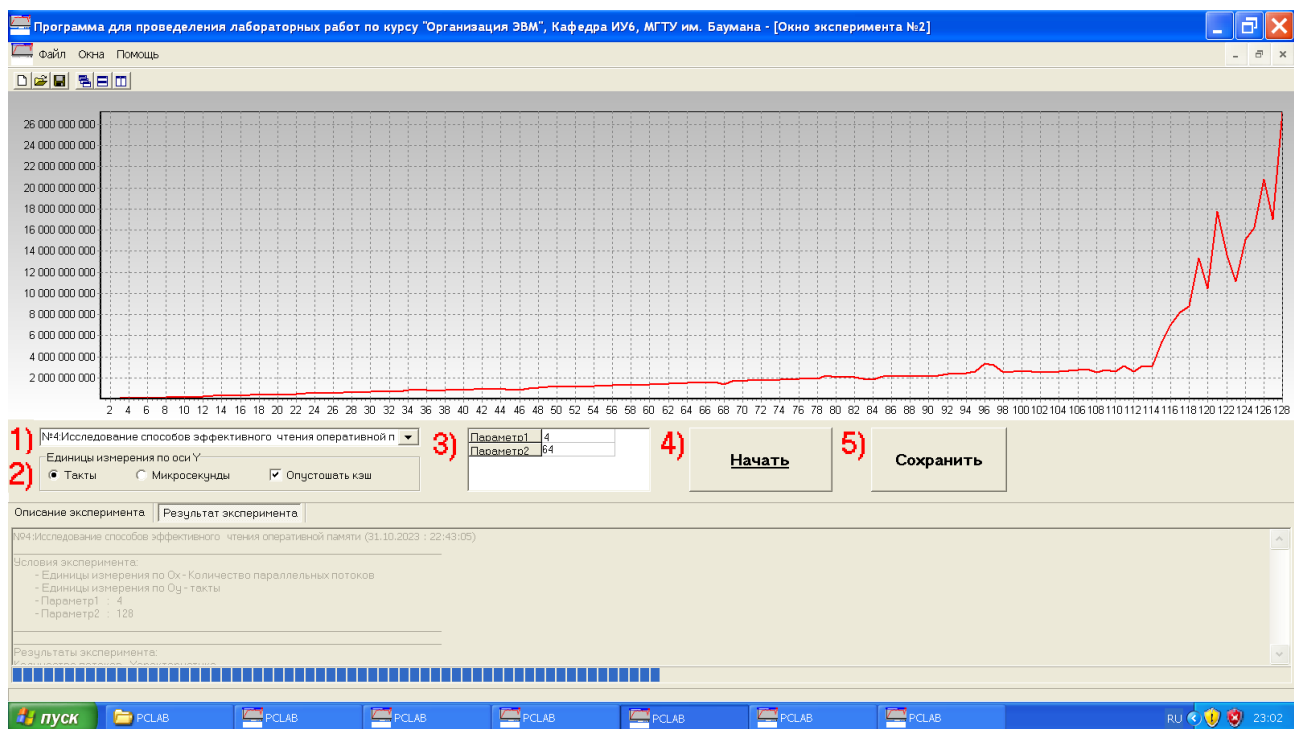


Рисунок 6 – результат выполнения ЛР№4

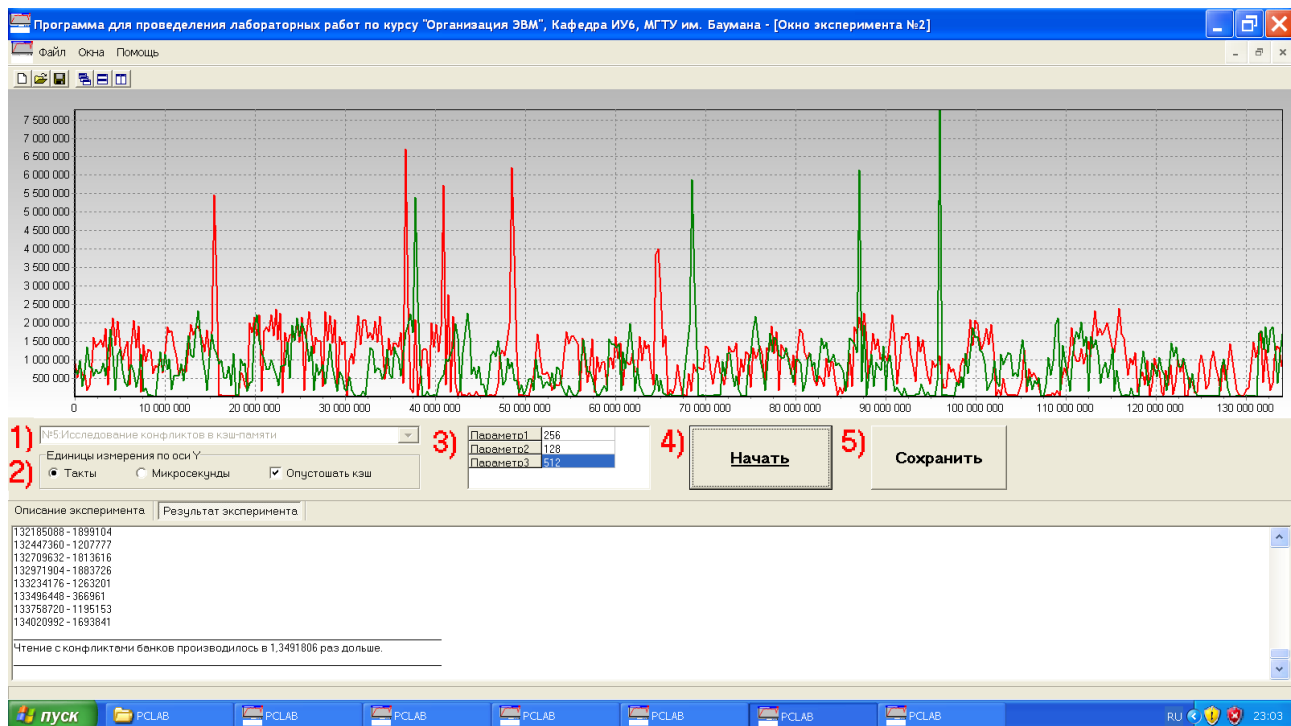


Рисунок 7 – результат выполнения ЛР№5

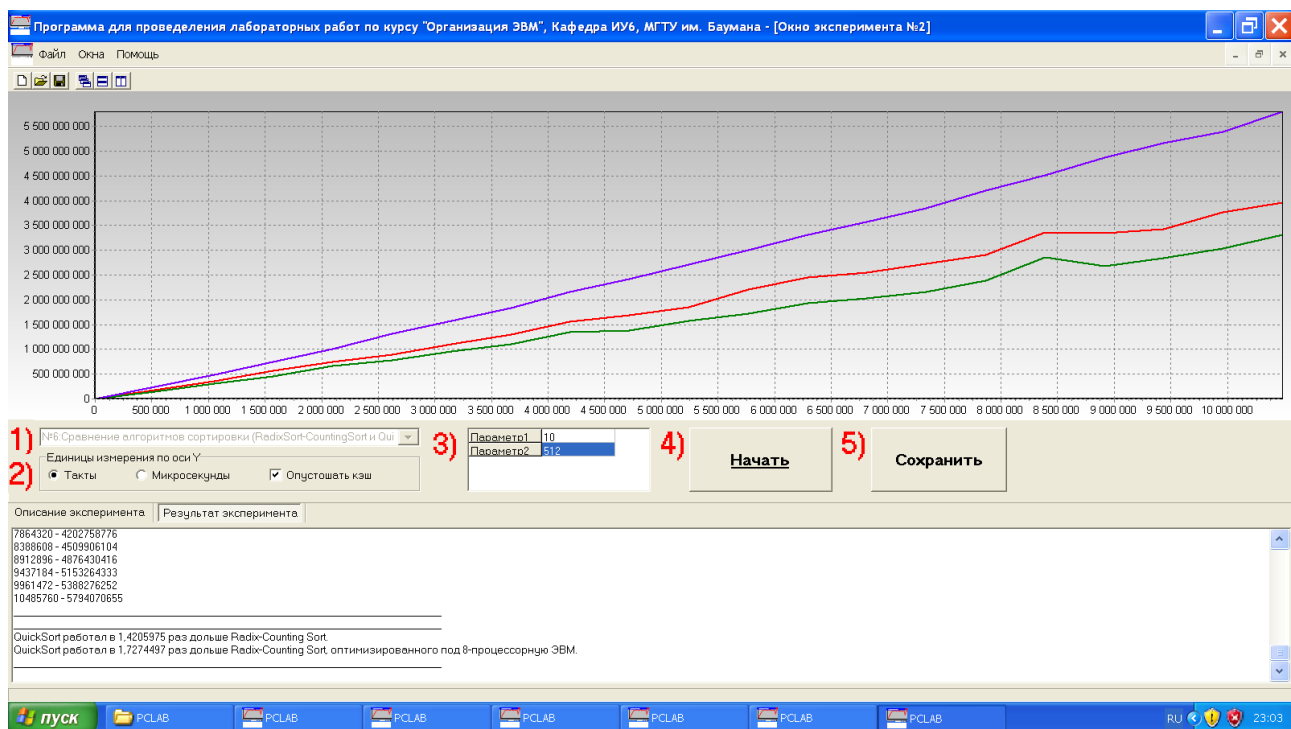


Рисунок 8 – результат выполнения ЛР№6