# <u>Ψηφιακά Συσήματα VLSI</u>

# 1ο Σύνολο Ασκήσεων

<u>Ον/νυμο</u>: Στάμου Στέργιος 23/10/2015

<u>AEM</u>: 1858

<u>username</u>: sstamou

## <u>ΑΣΚΗΣΗ 2</u>

• Ύστερα από την μελέτη και προσομοίωση της λειτουργίας του inverter, προκύπτουν οι εξής χρόνοι χρησιμοποιώντας την εντολή <u>measure</u>:

## <u>Δίαδοση καθυστέρησης Tplh:</u>

tplh= 1.499709e-09 , όπου

targ= 3.899709e-09

trig= 2.400000e-09

## Δίαδοση καθυστέρησης Tphl:

tphl= 3.891910e-10, όπου

targ= 7.891910e-10

trig= 4.000000e-10

### Χρόνος ανόδου Τr:

trise= 2.157959e-09, όπου

targ= 5.316629e-09

trig= 3.158670e-09

#### <u>Χρόνος ανόδου Tf:</u>

tfall= 4.728003e-10, όπου

targ= 1.095131e-09

trig= 6.223310e-10