

| Lecture | Readings 5th Edition | Readings 6th Edition |
|-----------------------------------|----------------------------|----------------------------|
| 1-3 定量分析基础 | Ch.1 | Ch.1 |
| 2-1 ISA的基本概念 | Appendix A | Appendix A |
| 2-2 ISA的功能设计 | Appendix A | Appendix A |
| 2-3 ISA的实现 | Appendix A | Appendix A |
| 3-1 基本流水线、性能评估 | Appendix C | Appendix C |
| 3-2 基本流水线的扩展 | Appendix C | Appendix C |
| 4-1 Cache的基本概念 | Appendix B.1-B.2 Ch.2.1 | Appendix B.1-B.2 Ch.2.1 |
| 4-2 Cache的优化方法I | Appendix B.3 Ch.2.2 | Appendix B.3 Ch.2.2 |
| 4-3 Cache的优化技术II | Appendix B Ch.2.2 | Appendix B Ch.2.2 |
| 4-4-1 Cache的优化方法III 4-4-2 存储技术及优化 | Appendix B.3 Ch.2.2-2.3 | Appendix B.3 Ch.2.2-2.3 |
| 4-5 虚拟存储 （2学时） | Appendix B.4 Ch.2.4 | Appendix B.4 Ch.2.4 |
| 5-1 ILP的基本概念及静态指令流调度 | Ch.3.1-3.2 | Ch.3.1-3.2 |
| 5-2 动态指令流调度 | Ch.3.4 3.5 | Ch.3.4 3.5 |
| 5-4 分支预测 | Ch.3.3 3.9-3.10 | Ch.3.3 3.9-3.10 |
| 5-5 推断执行 | Ch.3.6 3.9 | Ch.3.6 3.9 |
| 5-6 存储器访问冲突 及 多发射 | Ch.3.7 3.8 | Ch.3.7 3.8 |
| 5-7 多线程技术 | Ch.3.12 | Ch.3.12 |
| 6-1 向量处理机模型 I | Ch.4.1-4.3 Appendix G | Ch.4.1-4.3 Appendix G |
| 6-2 向量处理机模型 II | Ch.4.1-4.3 Appendix G | Ch.4.1-4.3 Appendix G |
| 6-3 GPU-I | Ch. 4.4-4.9 | Ch. 4.4-4.9 |
| 6-4 GPU-II | Ch. 4.4-4.9 | Ch. 4.4-4.9 |
| 7-1 存储一致性 I | Ch. 5.1-5.4 | Ch. 5.1-5.4 |
| 7-2 存储一致性 II | Ch. 5.1-5.4 | Ch. 5.1-5.4 |
| 7-3 存储一致性 III | Ch. 5.1-5.4 | Ch. 5.1-5.4 |
| 7-4 存储同一性 | Ch. 5.1, 5.5-5.6 | Ch. 5.1, 5.5-5.6 |