- 3.1 0总线是连接多行部件的信息传输线,足部部件共享的传输标题。
- 四特点: 在某一时刻,只给一个部件向总传发送消息,各个部件可以同时从总传上海受相同的信息。 图各种 1/0 强备通过 1/0 据户 群在总传上,并通过三态门 拉在总传上,设徽据交换时置成高图态。
- 3.4 ①如果分柱设备同时要使用总设时,就由总栈控制器的判优、件裁逻辑 海-定的优先级顺序、确定哪个设备能用总线,只有获得总线使用的在设备才能 开始信送数据。②链式查询:只用很少几根设试给按一定次产处现总线扩制, "很容易扩充设备,对电路故障敏感。③计畸数器定时查询:计数可以从 0 开始,此时设备优失顺声被固定;也可以从 1 上次计数的中止点开始,即是一种循环、 1 注、 此时设备使用总线的6 休先级相等;还可以由程序设置,数优先次序可以改变。 ④独立请求方式:响应速度快,伏先次序控制设治、抢制线数量多,总线控制复杂。
- 3.5 吨线电度: 松雅总的和我 日总线带电: 总线的数据传输率, 戴时间内总线上侵未输数据的位数 图总线复用: 同-条信号线可以分对传输不同的信号。 图总线的经设备: 一次总线对特别间, 拥有总线控制协助设备, 可总线的小设备: 指一次总线传输时间, 配给设备完成数据传输的设备, 它只能被沙路发主设备场的命令, 自总线的连续相对到, 总线完成一次完整而可靠的传输所需时间。 图总线的通信控制: 总线传送过程中放为的时间配合线、
- 文10 ①总线标准:系统络模块、模块5模块之间的一个链的水准幅。②采用总线标准可为计算机超2的软硬件设计提供加度。使各个硬件模块的接口芯片设计相对独立,有例于软件器中的模块化设计。②总线标准: ISA. EISA WESA (VL-BUS), PCI、AGP、RS-232C、USB、面即插即用:任何扩展只要插入即可工作、PCI、USB有业特点...

3.14 f=8MH2, T=+===x100bs, -个总线图斯是一个相转图题, 则总线带第二十二 [28Mbps.

3.15 总线传输图即1=4×于=35×10-65,总线最大数据线输产=2=528Mbps 表想挺高数据传输评,可以提高总线的种频率、增大总线宽度、减少总线传输图期包含的时斜图期代数。

3.1b 波特率=(1+8+1+2)×120=1440bps, 比特率=8×120=960bps