



دانشکده مهندسی کامپیوتر و فناوری اطلاعات دانشگاه صنعتی امیرکبیر

زمان سنج / شمارنده



فهرست مطالب

- زمان‌سنج / شمارنده صفر به همراه مدولاسیون پهنه‌ای باند PWM
- پیش‌ تقسیم کننده زمان سنج / شمارنده ۰ و ۱

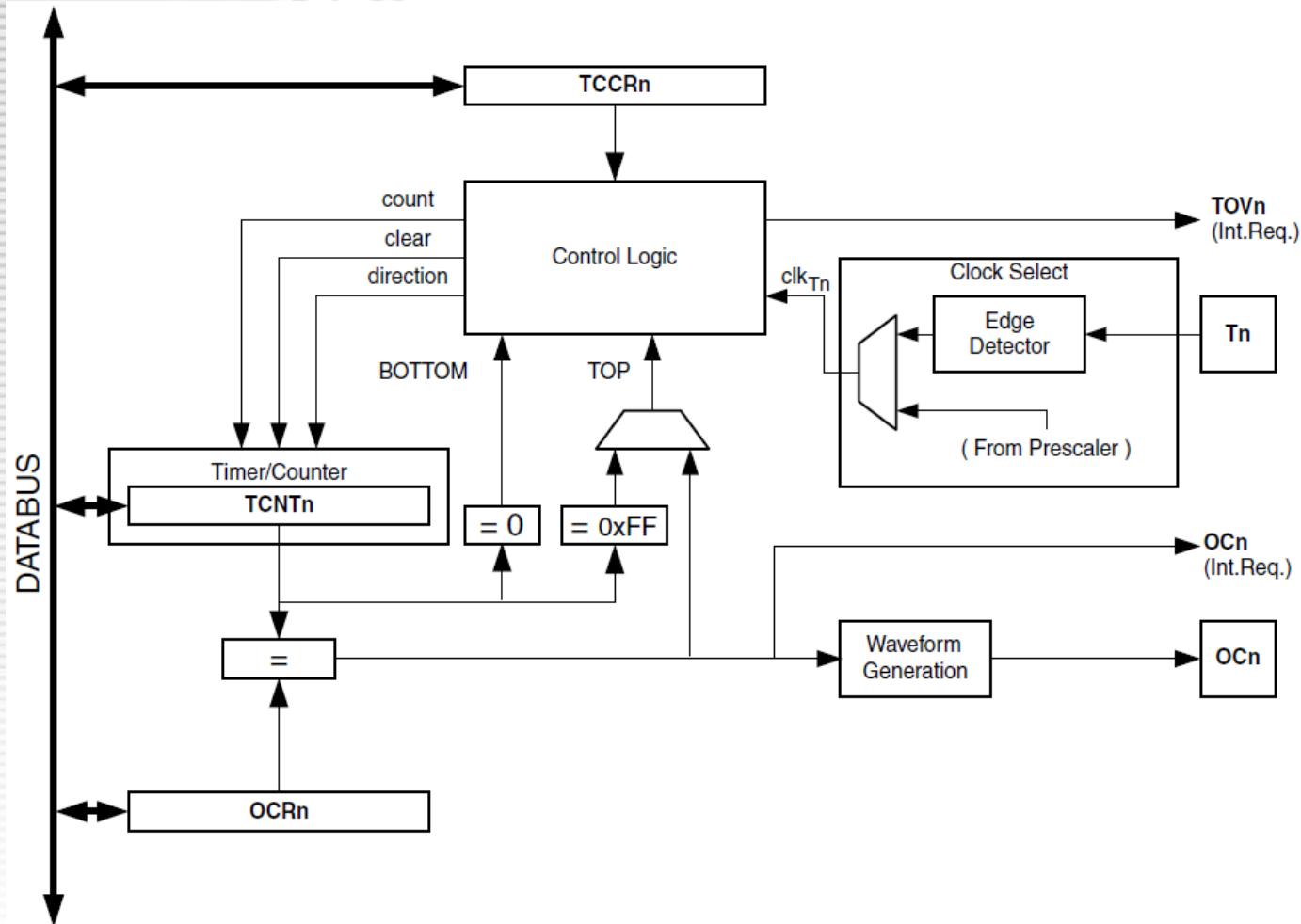
زمان سنج / شمارنده صفر، به همراه مدولاسیون پهنهای پالس (PWM)

زمان سنج / شمارنده صفر یک ماژول ۸ بیتی همه منظوره و تک کاناله می باشد. امکانات و ویژگی های اصلی آن عبارتند از:

- یک شمارنده همراه با واحد مقایسه
- پاک کردن زمان سنج پس از برابری مقایسه CTC (قابلیت بارگذاری مجدد)
- مدولاتور پهنهای پالس با فاز صحیح (Phase Correct PWM) و بدون خطا و بدون جهش
- مولد فرکانس
- شمارنده رویداد خارجی
- پیش تقسیم کننده ساعت ۱۰ بیتی
- منابع وقفه سرریز و برابری مقایسه (OCF0 و TOV0).

Clear Timer on Compare Match (Auto reload)

نمودار بلوکی زمان‌سنج/شمارنده ۸ بیتی



ثبتات‌ها

- ثبات زمان‌سنج/شمارنده یا OCR0، ثبات‌های Output Compare (OCR0) و ثبات TCNT0 ۸ بیتی هستند.
- سیگنال‌های تقاضای وقفه که در شکل با Int.Req. نشان داده شده است، همگی در ثبات پرچم وقفه زمان‌سنج (TIFR)، قابل مشاهده هستند.
- تک‌تک وقفه‌ها با استفاده از ثبات پوشش وقفه زمان‌سنج (TIMSK)، قابل پوشش و غیرفعال شدن هستند.
- از آنجایی که ثبات‌های TIFR و TIMSK توسط واحدهای دیگر زمان‌سنج به اشتراک گذاشته شده است، این دو ثبات در شکل نشان داده نشده‌اند.

ثبتات‌ها

- زمان‌سنج/شمارنده، می‌تواند بصورت داخلی، توسط پیش‌ تقسیم‌ کننده و یا از طریق پایه T_0 بصورت خارجی پالس ساعت دریافت نماید.
- مدار منطقی انتخاب ساعت (clock select)، منبع پالس ساعت و لبه‌ای را که زمان‌سنج/شمارنده برای افزایش (یا کاهش) مقدار خودش استفاده می‌کند را کنترل می‌نماید.
- زمانی که هیچ منبع پالس ساعتی انتخاب نشود، زمان‌سنج/شمارنده غیر فعال می‌شود. خروجی منطق انتخاب ساعت را ساعت زمان‌سنج می‌نامیم (clk_{T_0}).

ثبتات‌ها

- مقدار ثبات Output Compare با بافر دوبل (OCR0) همواره با مقدار ثبات TCNT0 زمان‌سنج/شمارنده مقایسه می‌شود.
- حاصل مقایسه می‌تواند توسط مولد شکل موج برای ایجاد یک موج مدولاسیون پهنه‌ای پالس (PWM) و یا یک خروجی با فرکانس متغیر، بر روی پایه output OC0، مورد استفاده قرار گیرد. پایه compare یعنی OC0 استفاده می‌شود.
- علاوه بر این، رویداد برابری مقایسه پرچم مقایسه (OCF0) را یک خواهد کرد که آن هم می‌تواند به نوبه خود برای تولید یک درخواست وقفه Output Compare مورد استفاده باشد.

Bit	7	6	5	4	3	2	1	0	TIFR
Read/Write	OCF2	TOV2	ICF1	OCF1A	OCF1B	TOV1	OCF0	TOV0	
Initial Value	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	

تعریف

شمارنده زمانی به BOTTOM می‌رسد که مقدار آن 0x00 شود.

BOTTOM

شمارنده زمانی به MAX می‌رسد که مقدار آن 255 (یا 0xFF) شود.

MAX

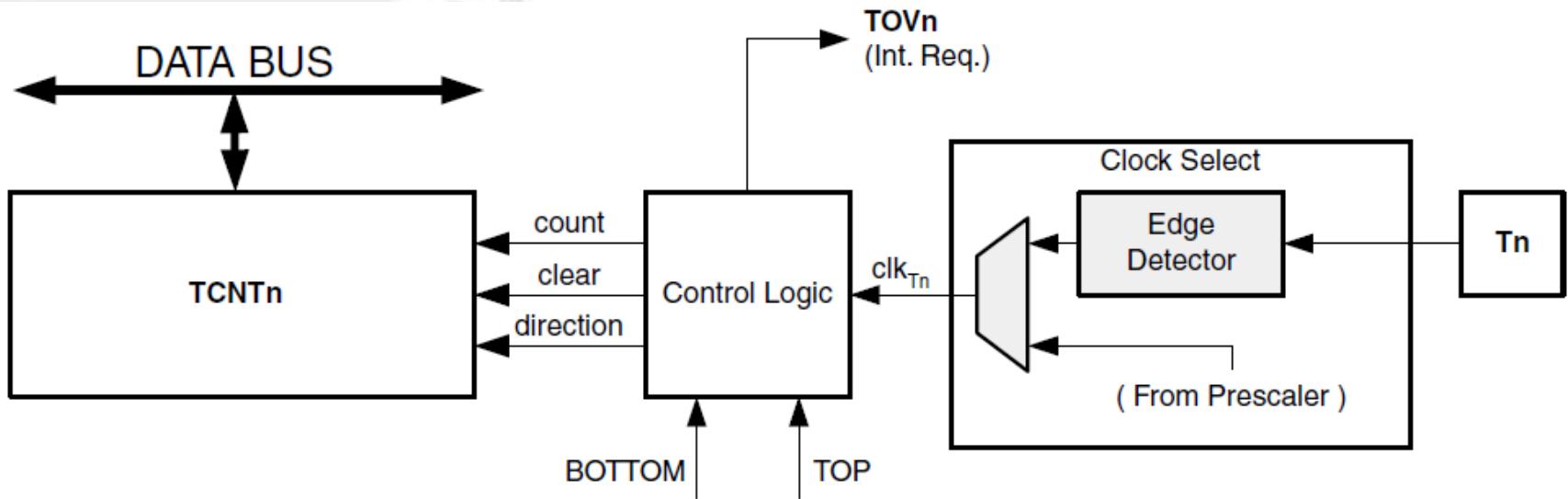
شمارنده زمانی به TOP می‌رسد که مقدار آن به بیشترین مقدار در دنباله شمارش برسد. مقدار TOP می‌تواند مقدار ثابت 255 (MAX) و یا مقدار ذخیره شده در ثبات OCR0 باشد. مقدار انتساب یافته به حالت عملکرد بستگی دارد.

TOP

منابع ساعت زمان‌سنج/شمارنده

- زمان‌سنج/شمارنده می‌تواند از داخل میکروکنترلر یا از بیرون آن پالس ساعت دریافت نماید.
- منبع ساعت توسط واحد انتخاب ساعت که توسط بیت‌های انتخاب ساعت (CS02:0) در ثبات کنترلی زمان‌سنج/شمارنده (TCCR0) کنترل می‌شود، قابل انتخاب است.

واحد شمارنده



اصلی‌ترین بخش زمان‌سنج/شمارنده ۸ بیتی، واحد شمارنده دووجهه قابل برنامه‌ریزی آن می‌باشد.

واحد شمارنده

توضیح سیگنال‌ها به شرح زیر است:

- **Count**: کاهش یا افزایش تک واحدی TCNT0 به میزان یک واحد
- **Direction**: تعیین کننده جهت شمارش (صعودی یا نزولی)
- **Clear**: پاک کردن TCNT0 (صفر کردن تمام بیت‌ها)
- **Clk_{T0}**: ساعت زمان‌سنج/شمارنده
- **TOP**: معلوم می‌کند که TCNT0 به مقدار بیشینه خود رسیده است.
- **BOTTOM**: معلوم می‌کند که TCNT0 به مقدار کمینه خود (یعنی صفر) رسیده است.

واحد شمارنده

- بسته به حالت عملیاتی مورد استفاده، شمارنده با هر پالس ساعت زمان سنج (clk_{T_0} ، پاک شده، افزایش، و یا کاهش می‌یابد).
- clk_{T_0} می‌تواند توسط یک منبع ساعت داخلی و یا خارجی تولید شود. این موضوع را بیت‌های انتخاب ساعت (CS02:0) تعیین می‌کند.
- زمانی که هیچ منبع ساعتی انتخاب نشود (CS02:0=0)، زمان سنج متوقف می‌شود.

مهم

- صرف‌نظر از وجود یا عدم وجود clk_{T_0} ، مقدار TCNT0 توسط CPU قابل دستیابی است. یک عمل نوشتمن توسط CPU می‌تواند تمام عملیات‌های پاک‌کردن و یا شمارش را ملغی نماید، چرا که CPU اولویت‌ش بیشتر است.

واحد شمارنده

- دنباله شمارش توسط بیت‌های **WGM01** و **WGM00**، که در ثبات کنترلی **TCCR0** قرار دارند، تنظیم می‌شود.
- ارتباط نزدیکی بین رفتار (نحوه شمارش) شمارنده و نحوه تولید شکل موج‌ها بر روی خروجی مقایسه‌ی خروجی **OC0**، وجود دارد.
- برای جزئیات بیشتر در مورد دنباله‌های شمارش پیشرفته و تولید شکل موج‌ها، به بخش "مُدهای عملیاتی" مراجعه کنید.
- پرچم سرریز زمان‌سنج/شمارنده **TOV0** (بر اساس حالت عملیاتی که توسط بیت‌های **WGM01:0**) انتخاب می‌گردد، یک می‌شود. سیگنال **TOV0** می‌تواند برای تولید یک وقفه **CPU** مورد استفاده قرار گیرد.

Bit	7	6	5	4	3	2	1	0	
Read/Write	OCF2	TOV2	ICF1	OCF1A	OCF1B	TOV1	OCF0	TOV0	TIFR
	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

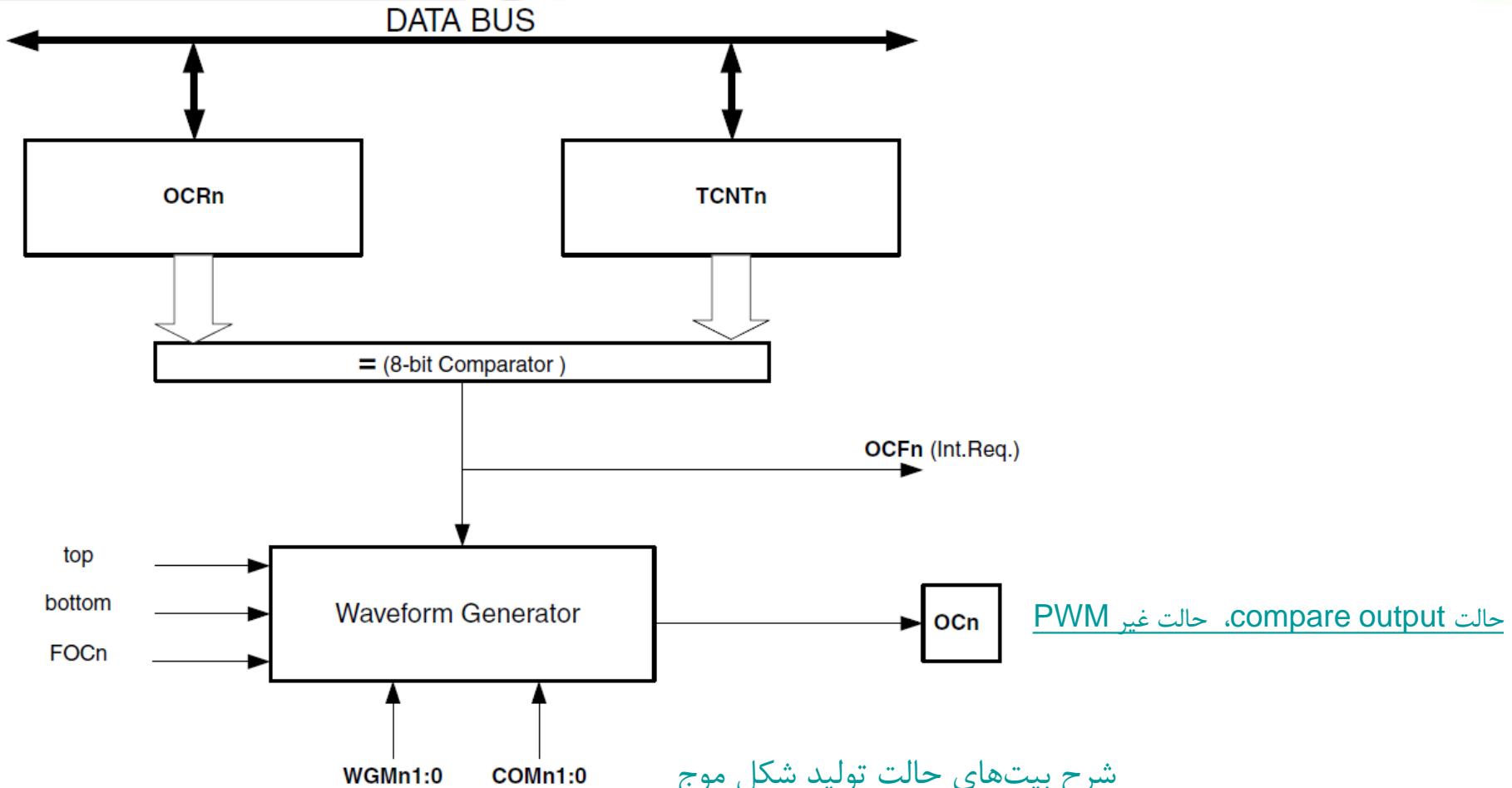
واحد Output Compare

- مقایسه‌گر ۸ بیتی بطور مداوم مقدار ثبات Output Compare (OCR0) را با TCNT0 مقایسه می‌کند؛
- هر زمان که TCNT0 با OCR0 برابر شد، مقایسه‌گر یک تطبیق را گزارش می‌دهد.
- این تطبیق می‌تواند در چرخه ساعت زمان‌سنج بعدی، پرچم Output Compare را یک کند.
- در صورتی که اجازه داده شود (بیت OCIE0 و بیت وقفه سراسری I در SREG یک باشند)، پرچم Output Compare یک وقفه Output Compare تولید می‌کند.

واحد Compare Output

- پرچم OCF0 بطور خودکار، هنگامی که وقفه اجرا شود، صفر می‌شود؛ یا اینکه می‌توان آنرا با نوشتمن یک منطقی در محل بیت I/O مربوط به آن، صفر کرد.
- مولد شکل موج از سیگنال تطبیق (match signal)، برای تولید یک خروجی بر اساس حالت عملیاتی، که توسط بیت‌های WGM01:0 و بیت‌های مود Compare یعنی بیت‌های COM01:0 تنظیم می‌شود، استفاده می‌کند.
- سیگنال‌های MAX و BOTTOM هم در برخی از حالت‌های عملیاتی، توسط مولد سیگنال، برای مدیریت برخی از حالات خاص از مقادیر حدّی، مورد استفاده قرار می‌گیرند (به بخش "مُدهای عملیاتی" مراجعه کنید).

نمودار بلوکی واحد Output Compare



واحد Compare Output

- اگر از هر یک از حالت‌های PWM استفاده شود، ثبات OCR0 بصورت دوبل بافر خواهد شد.
- برای حالت عادی و حالت پاک کردن زمان‌سنج پس از برابری مقایسه (CTC)، امکان بافر نمودن دوبل، غیر فعال می‌شود.

باfer نمودن دوبل، موجب می‌شود که بروزرسانی ثبات OCR0 در حد بالا یا پایین دنباله شمارش (یعنی مقادیر TOP و BOTTOM) انجام شود. همگام‌سازی از وقوع پالس‌های PWM نامتقارن جلوگیری می‌کند، در نتیجه خروجی بدون جهش‌های ناخواسته خواهد شد.

- در صورتی که وضعیت بافر نمودن بصورت دوبل فعال باشد، CPU به ثبات بافر OCR0 دسترسی دارد، و در صورتی هم که بافر نمودن بصورت دوبل غیرفعال باشد، CPU مستقیماً به OCR0 دسترسی خواهد داشت.

اجباری Output Compare

- در حالت‌های تولید شکل‌موج غیر PWM، خروجی معادل برابری مقایسه را می‌توان با نوشتن مقدار یک در بیت FOC0 به اجبار تولید کرد.
- اینکار پرچم OCF0 را یک نمی‌کند و یا باعث پاک‌شدن یا بارگذاری مجدد زمان‌سنج نمی‌شود. اما پایه OC0 شبیه زمانی که یک برابری مقایسه واقعی رخ داده باشد به روز می‌شود.
- بیت‌های COM01:0 بیان می‌کنند که آیا پایه OC0 یک یا صفر شده و یا تغییر حالت دهد.

Bit	7	6	5	4	3	2	1	0	TIFR
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	7	6	5	4	3	2	1	0	
Bit	FOC0	WGM00	COM01	COM00	WGM01	CS02	CS01	CS00	TCCR0
Read/Write	W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

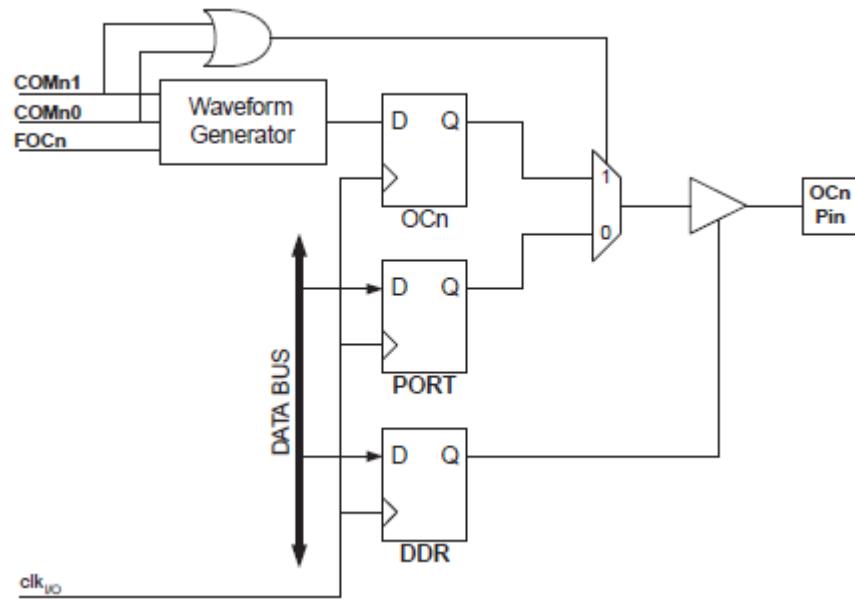
جلوگیری از برابری مقایسه به وسیله نوشتن در TCNT0

تمامی عملیات‌های نوشتن CPU در TCNT0، حتی زمانی که زمان‌سنج متوقف است، از هرگونه برابری مقایسه در چرخه ساعت بعدی زمان‌سنج جلوگیری می‌کند.

شمای واحد خروجی برابری مقایسه

PWM سریع، حالت Compare Output

بیت FOC0



هنگام مراجعه به وضعیت OC0، مراجعه به ثبات (پرچم) داخلی OC0 صورت می‌گیرد و نه به پایه OC0. در صورتی که میکروکنترلر بازنشانی شود، ثبات OC0 با صفر مقداردهی می‌شود.

حالت Output Compare و تولید شکل موج

- مولد شکل موج از بیت‌های COM01:0 در حالت‌های عادی، CTC و PWM به صورت‌های متفاوتی استفاده می‌نماید.
- برای تمامی حالت‌ها، تنظیم $\text{COM1:0}=0$ ، به مولد شکل موج اعلام می‌دارد که هیچ عملی روی ثبات OC0 در برابر مقایسه بعدی انجام نشود.
- در خصوص عملیات‌های Output Compare در حالت‌های غیر PWM، برای PWM سریع و برای PWM با فاز صحیح در ادامه صحبت خواهد شد.
- Clear Timer on Compare (CTC)

حالتهای عملیاتی

- مد عملیاتی یا به عبارت دیگر رفتار زمان‌سنج/شمارنده و پایه‌های Output Compare، توسط ترکیب بیت‌های حالت تولید شکل موج (WGM01:0) و حالت (COM01:0) تعیین می‌شود.
- بیت‌های COM01:0 کنترل می‌کنند که خروجی تولید شده توسط PWM باشد معکوس شود یا نه (برای تولید موج PWM معکوس یا ناممعکوس). برای حالت‌های غیر PWM بیت‌های COM01:0 کنترل می‌کنند که در یک برابری مقایسه، خروجی باید یک یا صفر شده و یا تغییر حالت دهد.
- شرح بیت‌های حالت تولید شکل موج

حالت عملکرد عادی

- ساده‌ترین حالت عملیاتی برای کارکرد زمان‌سنج، حالت نرمال ($WGM01:0 = 0$) است. در این حالت جهت شمارش همیشه به صورت صعودی بوده و پاک کردن شمارنده انجام نمی‌شود.
- شمارنده زمانی که به مقدار بیشینه ۸ بیتی خود ($TOP = 0xFF$) بررسد، سرریز می‌شود و بعد دوباره شمارش را از مقدار ($BOTTOM = 0x00$) شروع می‌کند.
- در حالت عملکرد عادی پرچم سرریز مربوط به زمان‌سنج/شمارنده ($TOV0$) در همان چرخه ساعتی یک می‌شود که $TCNT0$ صفر شده است.

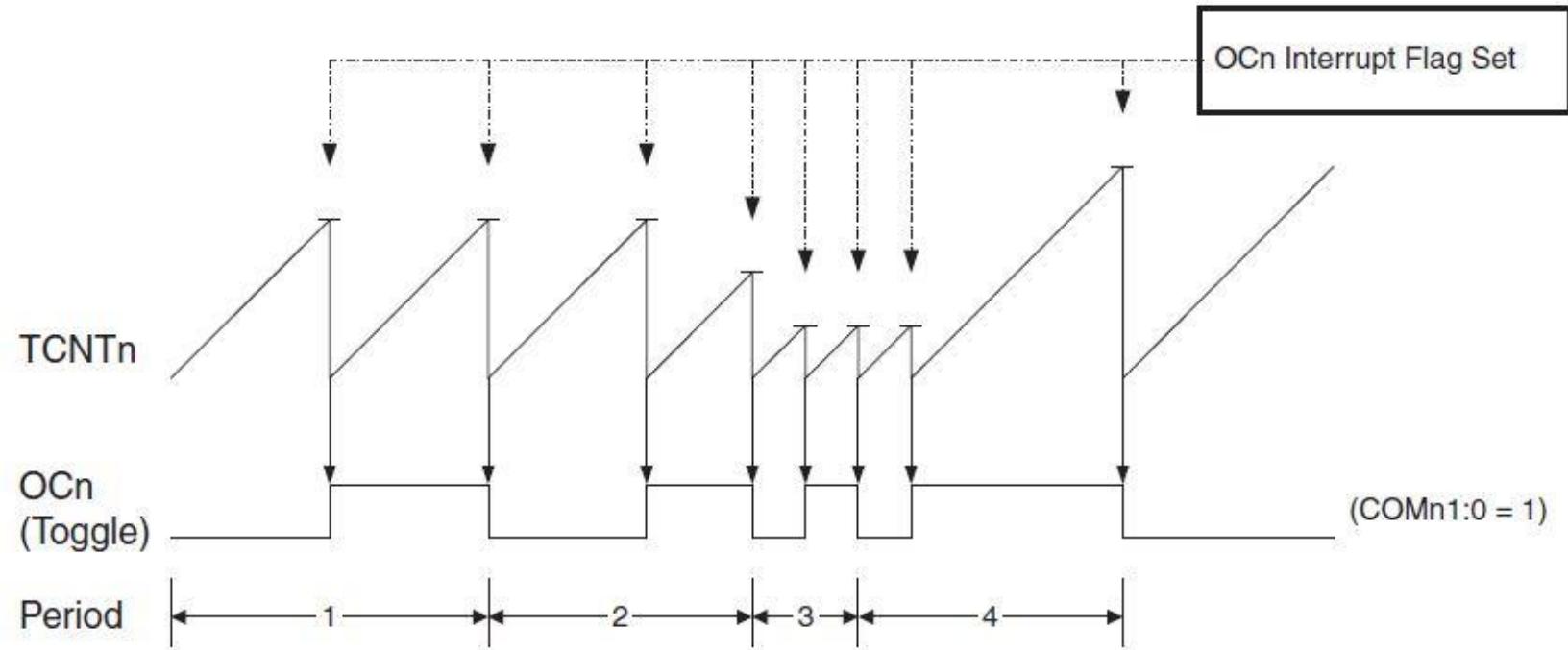
حالت عملکرد عادی

- در این حالت پرچم TOV0 مانند یک بیت نهم رفتار می‌کند، به جز اینکه قابلیت صفر شدن ندارد و فقط می‌توان آن را یک کرد.
- به هر حال، در ترکیب با وقفه سرریز مربوط به زمان‌سنج که به طور خودکار پرچم TOV0 را صفر می‌کند، دقت زمان‌سنج می‌تواند به طور نرم‌افزاری افزایش یابد.
- در حالت عادی در هر زمانی می‌توان یک مقدار جدید در شمارنده نوشت.

حالت پاک کردن زمان سنج پس از برابری مقایسه (CTC)

- در این حالت که از این به بعد آنرا حالت CTC می‌نامیم ($WGM01:0 = 0$), ثبات OCR0 برای اداره کردن میزان دقت شمارنده به کار می‌رود.
- در حالت CTC زمانیکه مقدار شمارنده OCR0 با مقدار TCNT0 یکی شود، شمارنده صفر می‌شود.
- OCR0 مقدار بالا برای شمارنده و همین طور میزان دقت آن را مشخص می‌کند. این مد، کنترل بهتری بر روی فرکانس خروجی برابری مقایسه فراهم می‌کند و همچنین عملکرد شمارش رویدادهای خارجی را تسهیل می‌کند.

شماي زمان بندی مد CTC



مقدار شمارنده TCNT0 تا زمانی که یک برابری مقایسه بین TCNT0 و OCR0 روی دهد، افزایش می‌یابد و بعد از آن شمارنده TCNT0 صفر می‌شود.

PWM حالت غیر compare output

حالت CTC

- با استفاده از پرچم OCF0، در هر بار که مقدار شمارنده به مقدار بالا (Top) می‌رسد، امکان ایجاد یک وقفه وجود دارد.
- اگر وقفه فعال باشد، می‌توان از برنامه کنترل وقفه برای به روز کردن مقدار TOP استفاده کرد.

حالت CTC

- با این حال در زمانی که شمارنده با مقدار پایین پیش تقسیم کننده یا بدون آن در حال کار است، تغییر مقدار TOP به مقداری نزدیک به مقدار BOTTOM، باید با احتیاط انجام شود.
- این نکته بدان دلیل است که حالت CTC دارای قابلیت بافر دوگانه نیست.
- اگر مقدار جدید نوشته شده در OCR0 کمتر از مقدار جاری TCNT0 باشد، شمارنده، موقعیت برابری مقایسه را از دست می‌دهد. سپس شمارنده مجبور به شمارش تا مقدار بیشینه خود (0xFF) می‌شود و قبل از اینکه امکان بروز برابری مقایسه فراهم شود دوباره شمارش را از 0x00 شروع می‌کند.

حالت CTC

- برای تولید یک خروجی شکل موج در حالت CTC، با تنظیم بیت‌های حالت Compare Output به حالت تغییر حالت (COM01:0)، می‌توان خروجی OC0 را به گونه‌ای تنظیم کرد که با هر برابری مقایسه تغییر حالت دهد.
- تا زمانی که جهت داده برای پایه درگاه در حالت خروجی تنظیم نشده باشد، مقدار OC0 در پایه درگاه قابل رویت نخواهد بود.

شکل موج تولید شده زمانی که $OCR0 = 0x00$ باشد، دارای بیشینه فرکانس با مقدار $f_{OC0} = f_{clk_IO}/2$ خواهد بود.

حالت **غير compare output** PWM

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Toggle OC0 on compare match
1	0	Clear OC0 on compare match
1	1	Set OC0 on compare match

حالت CTC

- فرکانس شکل موج با استفاده از رابطه زیر قابل محاسبه است. در این رابطه متغیر N بیانگر ضریب پیش تقسیم کننده است و می‌تواند مقادیر 1، 8، 64، 128، 256، 512، 1024 داشته باشد.

فهمیدم

$$f_{0Cn} = \frac{f_{clk_I/O}}{2 \cdot N \cdot (1 + OCRn)}$$

- مشابه حالت عادی، پرچم TOV0 در همان چرخه ساعت زمان‌سنج یک می‌شود که شمارنده از مقدار بیشینه MAX به مقدار 0x00 شمارش می‌کند.

مد PWM سریع

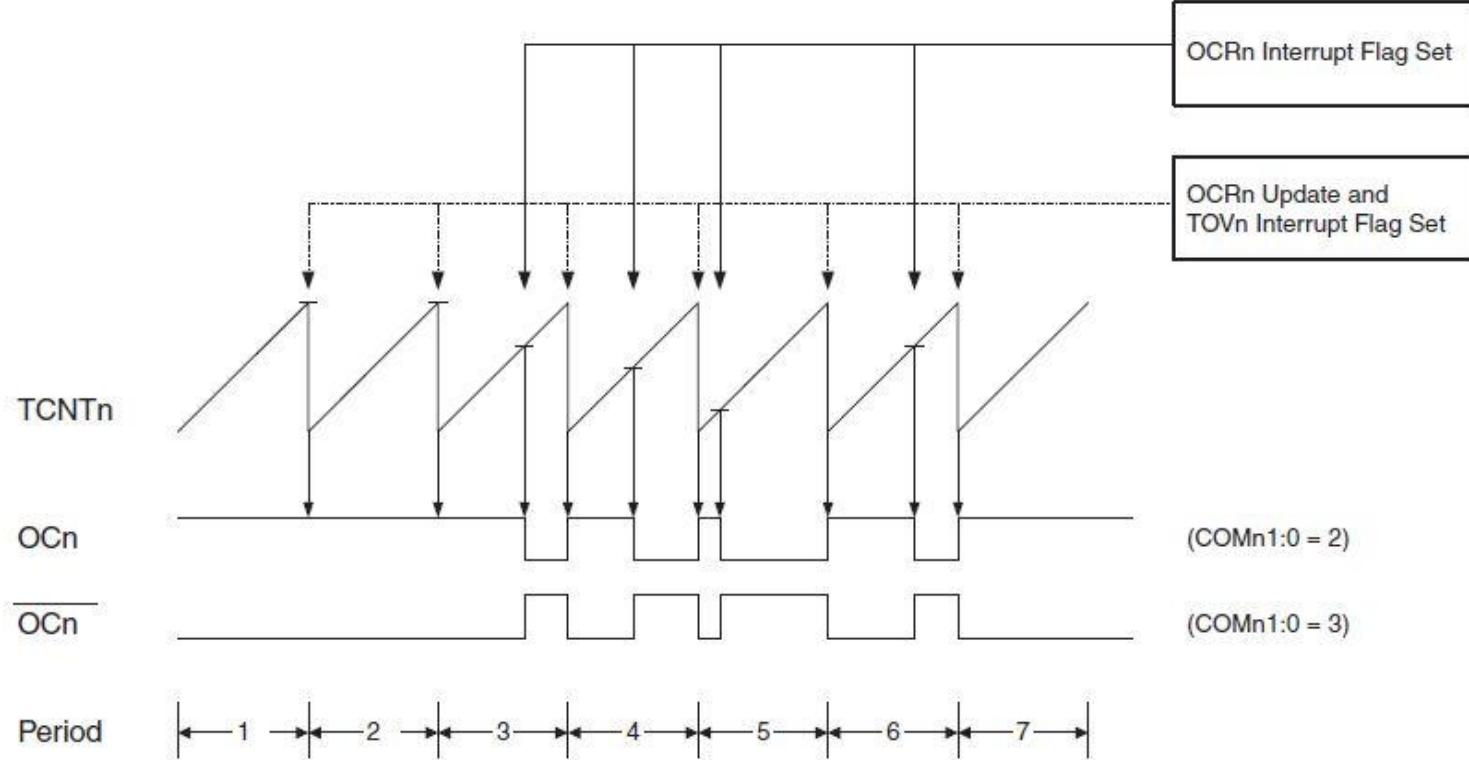
- مد PWM سریع یا مدولاسیون پهنهای پالس سریع ($WGM01:0=3$) امکان تولید شکل موج PWM با فرکانس بالا را فراهم می‌سازد.
- حالت PWM سریع به دلیل استفاده از عملیات تک-شیب با سایر انواع PWM متفاوت است.

- شمارنده از مقدار BOTTOM تا مقدار بیشینه MAX شمارش می‌کند و سپس دوباره از مقدار BOTTOM شروع می‌کند.
- در حالت Compare Output (OC0) نامعکوس، مقایسه Compare Output در برابری مقایسه بین TCNT0 و OCR0 صفر می‌شود و در BOTTOM مقدار یک می‌گیرد.

مد PWM سریع

- در حالت Compare Output معکوس، خروجی در اثر برابری مقایسه یک شده و در مقدار BOTTOM صفر می‌شود.
- به دلیل عملیات تک شیب، فرکانس عملیاتی حالت PWM سریع می‌تواند تا دو برابر از حالت PWM با فاز صحیح که از عملیات دارای شیب دوگانه استفاده می‌کند، بیشتر باشد.
- فرکانس عملیاتی بالا باعث می‌شود که حالت PWM سریع برای تنظیم ولتاژ و توان، یکسوسازی و کاربردهای تبدیل آنالوگ به دیجیتال (ADC) مناسب باشد.
- فرکانس بالا استفاده از قطعاتی که از نظر فیزیکی دارای ابعاد کوچک‌تری هستند (مانند پیچه‌ها و خازن‌ها) را میسر می‌سازد. بنا براین هزینه کل سیستم نیز کاهش می‌یابد.

نمودار زمانبندی حالت PWM سریع



در حالت PWM سریع، شمارنده تا زمانی که مقدار آن به مقدار MAX برسد افزایش می‌یابد، سپس در چرخه ساعت بعدی شمارنده صفر می‌شود. هر دو نوع خروجی‌های PWM معکوس و نامعکوس‌کننده در این نمودار مشاهده می‌شوند. خطوط افقی کوچک روی شیب‌های TCNT0، نمایانگر رخدادهای برابری مقایسه بین OCR0 و TCNT0 می‌باشند.

مد PWM سریع

- پرچم سرریز مربوط به زمان‌سنج/شمارنده (پرچم TOV0) در هر بار که شمارنده به مقدار MAX می‌رسد، یک می‌شود.
- اگر سیستم وقفه فعال باشد، برنامه مدیریت وقفه می‌تواند برای به روز کردن مقادیر مقایسه استفاده شود.
- در حالت PWM سریع واحد مقایسه امکان تولید شکل موج PWM را روی پایه OC0 فراهم می‌سازد.

WGM = 3

- تنظیم بیت‌های COM01:0 به مقدار ۲، یک PWM نامعکوس تولید می‌کند و با تنظیم بیت‌های COM01:0 روی مقدار ۳، یک PWM معکوس به دست می‌آید.

حالت PWM سریع، Compare Output

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Reserved
1	0	Clear OC0 on compare match, set OC0 at BOTTOM, (non-inverting mode)
1	1	Set OC0 on compare match, clear OC0 at BOTTOM, (inverting mode)

شمای واحد خروجی برابری مقایسه

مد PWM سریع

- اگر جهت داده برای پایه درگاه در وضعیت خروجی تنظیم شده باشد مقدار واقعی OC0 روی پایه درگاه قابل مشاهده خواهد بود.
- شکل موج PWM با یک (یا صفر) کردن ثبات OC0 در برابر مقایسه بین OCR0 و TCNT0 و صفر (یا یک) کردن ثبات OC0 در آن سیکل ساعت زمان‌سنج که شمارنده پاک می‌شود (از مقدار TOP به مقدار BOTTOM تغییر می‌کند) تولید می‌شود.

مد PWM سریع

- فرکانس PWM برای خروجی از رابطه زیر قابل محاسبه است. در این رابطه متغیر N بیانگر ضریب پیش تقسیم کننده است و می‌تواند مقادیر ۱، ۸، ۶۴، ۲۵۶، ۱۰۲۴ داشته باشد.

$$f_{OCnPWM} = \frac{f_{clk_I/O}}{N \cdot 256}$$

- در موقع تولید خروجی یک شکل موج PWM در حالت کاری PWM سریع، مقادیر حدّی برای ثبات OCR0 بیانگر موارد خاصی هستند.

- اگر OCR0 برابر با مقدار BOTTOM مقدار بگیرد، خروجی برای هر $Max + 1$ چرخه ساعت، به صورت یک پالس سوزنی ظاهر می‌شود.

- مقداردهی OCR0 با مقدار MAX، باعث ایجاد یک خروجی دائمی با سطح منطقی بالا یا پایین می‌شود (بسته به قطبیت خروجی که توسط بیت‌های COM01:0 تعیین می‌شود).

مد PWM با فاز صحیح

- مد PWM با فاز صحیح، (WGM01:0 = 1) قابلیت تولید شکل موج PWM با فاز صحیح با میزان دقت بالا را امکان پذیر می‌سازد.

- حالت PWM با فاز صحیح بر پایه عملیات دارای شیب دوگانه بنا نهاده شده است.

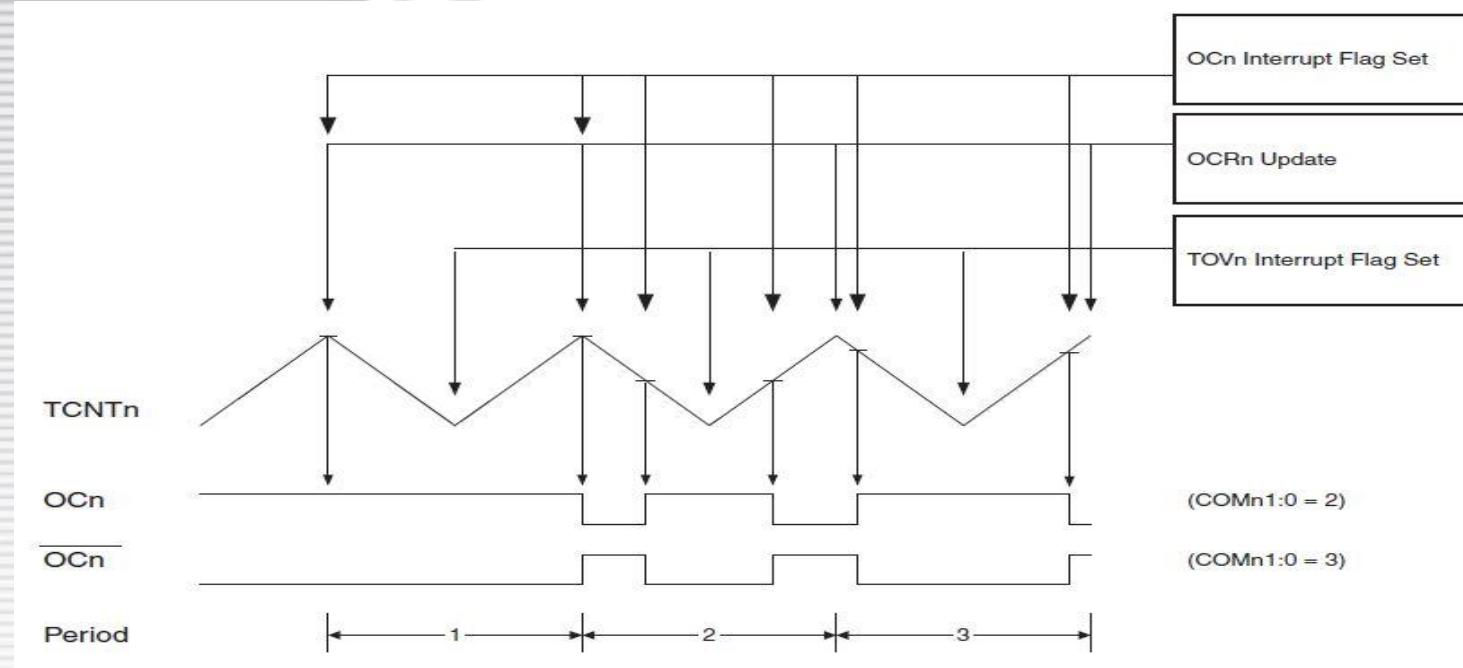
- شمارنده مرتبا از مقدار BOTTOM و سپس از مقدار MAX تا مقدار MAX شمارش می‌کند.

- در حالت "Compare Output" نامعکوس، پایه Compare Output (OC0) در حالیکه شمارنده در حال شمارش صعودی است و یک برابری مقایسه بین OCR0 و TCNT0 روی دهد، صفر می‌شود و زمانی که شمارش نزولی است و برابری مقایسه روی می‌دهد، یک می‌شود.

مد PWM با فاز صحیح

- در حالت "Output Compare" معکوس، عملیات معکوس می‌شود.
- عملیات دارای شیبِ دوگانه، فرکانس عملیاتی کمتری نسبت به بیشینه فرکانس عملیاتی تک-شیب است.
- با این حال به خاطر ویژگی توازن حالت‌های PWM با شیب دوگانه، این حالت‌ها برای کاربردهای "کنترل موتور" ارجحیت دارند.
- دقت PWM برای حالت PWM با فاز صحیح دارای مقدار ثابت ۸ بیت است.
- در حالت PWM با فاز صحیح، تا زمانی که شمارنده به مقدار MAX برسد، مقدار شمارنده افزایش می‌یابد. زمانی که شمارنده به مقدار MAX برسد، جهت شمارش عوض می‌شود. مقدار TCNT0 برای یک چرخه ساعت زمان‌سنج برابر مقدار MAX می‌شود.

نمودار زمانبندی PWM با فاز صحیح



نمودار شامل خروجی‌های PWM معکوس و نامعکوس می‌شود. خطوط افقی کوچک روی شیب‌های TCNT0 بیانگر رخدادهای برابری مقایسه بین OCR0 و TCNT0 هستند.

مد PWM با فاز صحیح

- پرچم سرریز زمان سنج/شمارنده (TOV0) هر بار که شمارنده به مقدار BOTTOM می‌رسد یک می‌شود. هر بار که شمارنده به مقدار BOTTOM می‌رسد می‌توان از پرچم وقفه برای تولید یک وقفه استفاده کرد.
- در حالت PWM با فاز صحیح، واحد مقایسه تولید شکل امواج PWM را روی پایه OC0 مقدور می‌سازد.
- تنظیم بیت‌های COM01:0 به مقدار ۲، یک PWM نامعکوس را نتیجه می‌دهد. یک خروجی PWM معکوس با مقداردهی بیت‌های COM01:0 به مقدار ۳ قابل تولید است.

مد PWM با فاز صحیح

- مقدار واقعی OC0 تنها زمانی روی پایه درگاه قابل رویت است که جهت داده برای پایه درگاه در وضعیت خروجی تنظیم شده باشد.
- شکل موج PWM با صفر کردن (یا یک کردن) OC0 در یک برابری مقایسه بین TCNT0 و OCR0 در حالت صعودی شمارنده و نیز هنگام یک کردن (یا صفر کردن) ثبات OC0 در حالت برابری مقایسه بین 0 و OCR0 در حالت شمارش نزولی شمارنده تولید می‌شود.

مد PWM با فاز صحیح

- فرکانس PWM برای خروجی زمانی که از حالت PWM با فاز صحیح استفاده می‌شود، از رابطه زیر قابل محاسبه است. در این رابطه متغیر N بیانگر ضریب پیش تقسیم‌کننده است (1, 8, 16, 32, 64, 128, 256, 512, 1024).

$$f_{OCnPCPWM} = \frac{f_{clk_I/O}}{N \cdot 510}$$

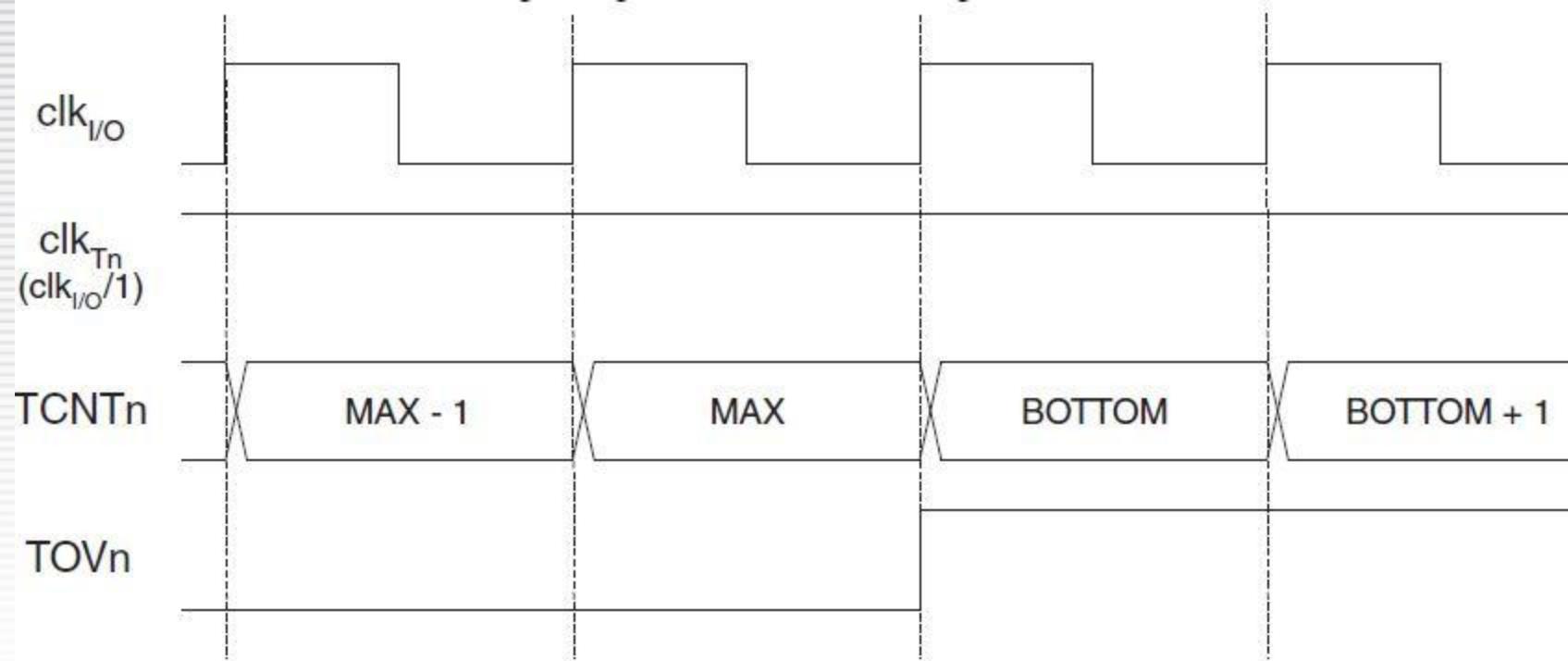
- هنگام تولید خروجی شکل موج PWM در حالت PWM با فاز صحیح مقادیر حدّی برای ثبات OCR0 بیانگر موارد خاص هستند.
- در حالت PWM نامعکوس اگر OCR0 برابر BOTTOM مقداردهی شود، خروجی به طور پیوسته دارای سطح منطقی پایین خواهد بود و اگر برابر مقدار MAX مقداردهی شود، خروجی به طور دائم دارای سطح منطقی بالا خواهد بود. در حالت PWM معکوس، خروجی دارای مقادیر منطقی معکوس خواهد بود.

نمودارهای زمان بندی زمان سنج / شمارنده

- شکل های اسلاید های بعد، زمان سنج / شمارنده را در حالت همگام نشان می دهند و بنابراین ساعت زمان سنج (clk_{T_0}) در شکل های بعدی به عنوان سیگنال فعال ساز ساعت نشان داده شده است.
- در حالت نا همگام، $clk_{I/O}$ باید با ساعت نوسان ساز زمان سنج / شمارنده جایگزین شود. شکل هایی که در ادامه خواهد آمد، دارای اطلاعات در مورد زمان و چگونگی یک شدن پرچم های وقفه است.

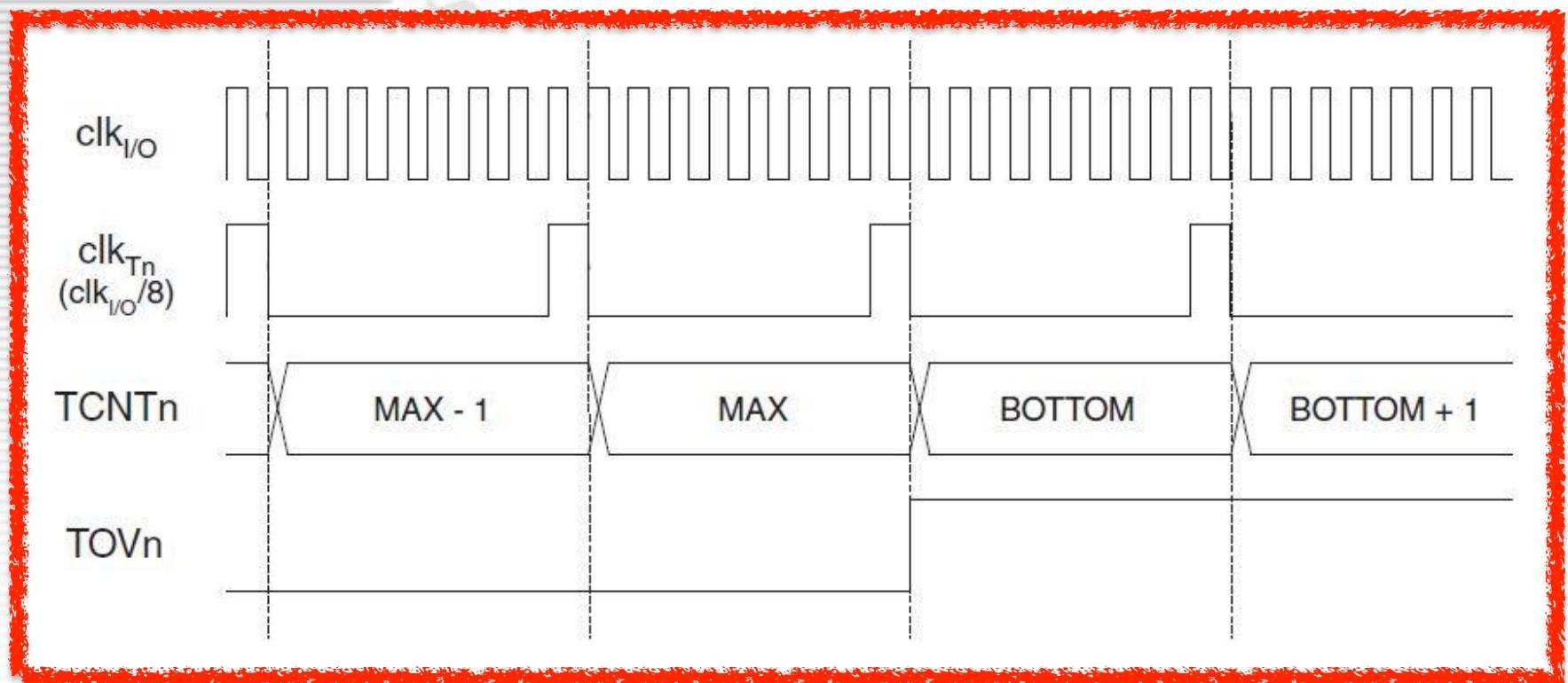
نمودار زمان‌بندی زمان‌سنج/شمارنده، بدون پیش‌ تقسیم‌ کننده

این شکل توالی شمارش در نزدیکی مقدار MAX در تمام حالت‌ها غیر از حالت با فاز صحیح را نشان می‌هد.



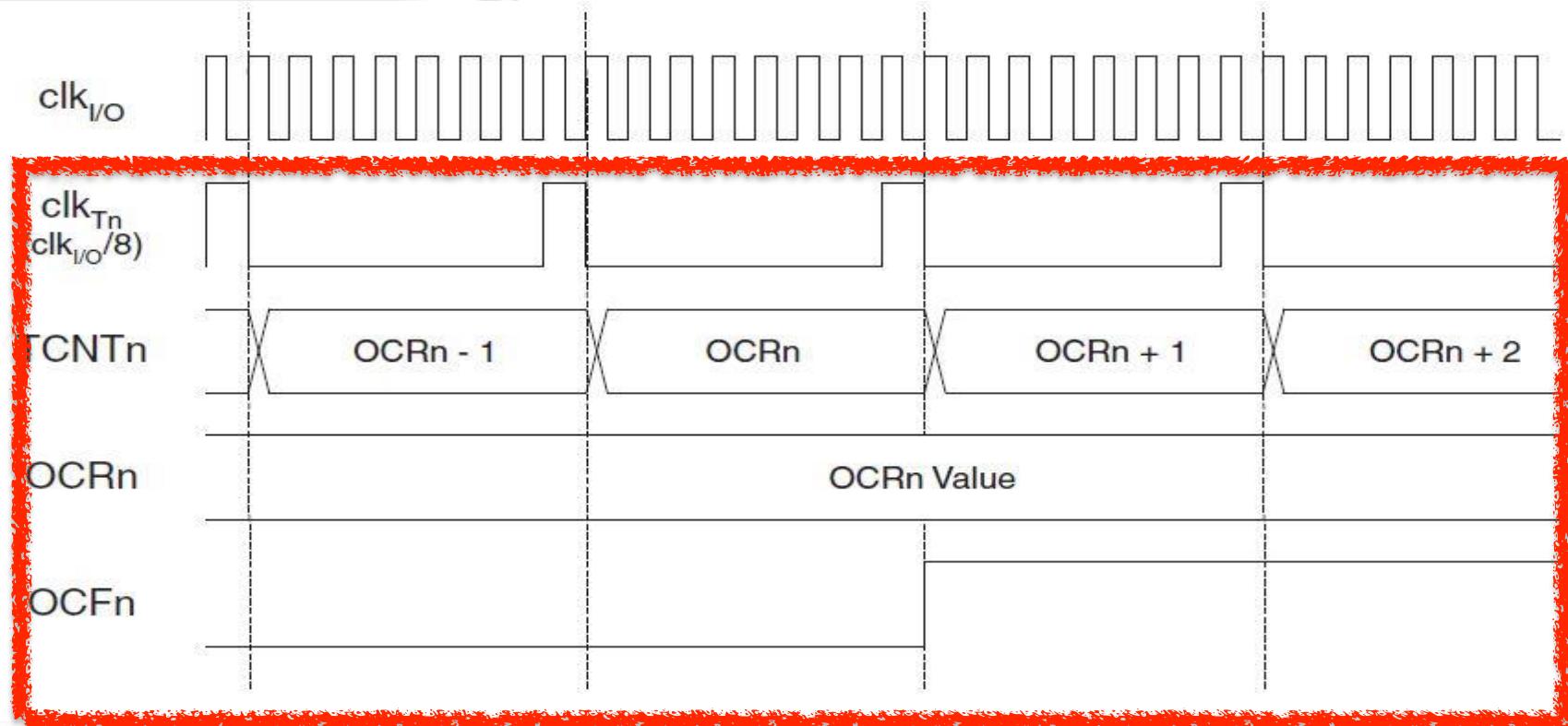
نمودار زمان‌بندی زمان‌سنج/شمارنده، با پیش‌ تقسیم‌ کننده فعال ($f_{clk_{IO}}/8$).

این شکل توالی شمارش در نزدیکی مقدار MAX در تمام حالت‌ها غیر از حالت PWM با فاز صحیح را با حضور پیش‌ تقسیم‌ کننده نشان می‌هد.



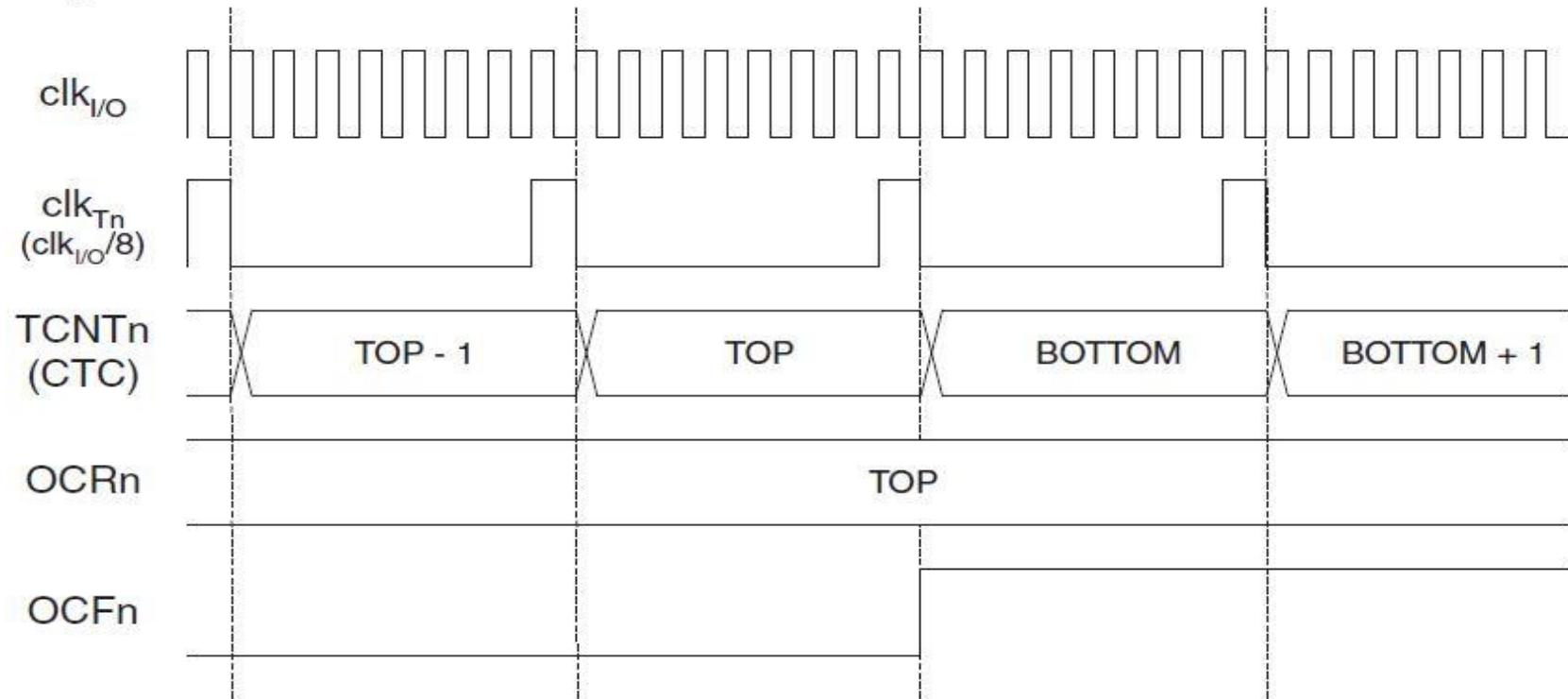
نمودار زمان‌بندی زمان‌سنج/شمارنده، یک شدن OCF0
پیش تقسیم کننده فعال ($f_{clk_IO}/8$)

شبیه تولید موج pwm اما روی OCFn است



شكل فوق چگونگی یک کردن OCF0 در همه حالت‌ها غیر از حالت CTC را نشان می‌دهد.

نمودار زمان‌بندی زمان‌سنج/شمارنده، پاک کردن زمان‌سنج در حالت برابری مقایسه، پیش تقسیم‌کننده فعال ($f_{clk_IO}/8$).



چگونگی یک کردن OCF0 و صفر کردن TCNT0 در حالت CTC را نشان می‌دهد.

تشریح ثبات‌های زمان‌سنج/شمارنده ۸ بیتی

- ثبات کنترل زمان‌سنج/شمارنده (TCCR0):

Bit	7	6	5	4	3	2	1	0	TCCR0
	FOC0	WGM00	COM01	COM00	WGM01	CS02	CS01	CS00	
Read/Write	W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

تشریح ثبات‌های زمان‌سنج/شمارنده ۸ بیتی

بیت ۷ – **FOC0**: بیت Force Output Compare

- زمانی که مقدار یک در بیت FOC0 نوشته می‌شود، بلافارسله یک برابری مقایسه اجباری بر روی واحد تولید شکل موج تحمیل می‌شود.
- بیت FOC0 تنها زمانی فعال می‌شود که بیت‌های WGM بیانگر یک حالت غیر PWM باشند.

تشریح ثبات‌های زمان‌سنج/شمارنده ۱ بیتی

بیت ۷ – FOC0 : بیت Force Output Compare (ادامه):

- خروجی OC0 با توجه به چگونگی تنظیمات بیت‌های COM01:0 تغییر می‌کند.

صرف راه انداز است. کاری با حالت ندارد

- توجه شود که بیت FOC0 به عنوان یک راهانداز (استروب) پیاده‌سازی می‌شود. لذا در حقیقت این مقدار موجود در بیت‌های COM01:0 است که تاثیر مقایسه تحمیل شده را تعیین می‌کند.

- یک استروب FOC0، نه هیچ گونه وقفه‌ای تولید می‌کند و نه زمان‌سنج را در حالی که در حالت CTC است و از مقدار موجود در OCR0 به عنوان مقدار TOP استفاده می‌کند، را پاک می‌نماید.

- بیت FOC0 در صورت خوانده شدن همیشه مقدارش صفر خواهد بود.

- بازگشت به شمای واحد خروجی برابری مقایسه

تشریح ثبات‌های زمان‌سنج/شمارنده ۸ بیتی

بیت‌های ۳ و ۶ - WGM01:0: حالت تولید شکل موج

- این بیت‌ها نوع عملکرد زمان‌سنج/شمارنده را تعیین می‌کنند.
- یعنی اینکه توالی شمارش شمارنده، منبع برای مقدار ماگزیمم (TOP) شمارنده و نوع تولید شکل‌موجی که قرار است مورد استفاده قرار گیرد را کنترل می‌کنند.
- حالت‌های عملیاتی که توسط واحد زمان‌سنج/شمارنده پشتیبانی می‌شوند عبارتند از:
حالت عادی ، حالت CTC و دو نوع از حالت‌های PWM

شرح بیت‌های حالت تولید شکل موج

Mode	WGM01 (CTC0)	WGM00 (PWM0)	Timer/Counter Mode of Operation	TOP	Update of OCR0	TOV0 Flag Set-on
0	0	0	Normal	0xFF	Immediate	MAX
1	0	1	PWM, Phase Correct	0xFF	TOP	BOTTOM
2	1	0	CTC	OCR0	Immediate	MAX
3	1	1	Fast PWM	0xFF	BOTTOM	MAX

نمودار بلوکی واحد Output Compare

حالت‌های عملیاتی

ریزپردازنده ۱

محمد مهدی همایون پور

شرح بیت‌های حالت تولید شکل موج

- بیت‌های ۴ الی ۵ COM01:0-۵: خالت خروجی برابری مقایسه این بیت‌ها رفتار پایه Output Compare (OC0) را کنترل می‌کنند.

اگر یک یا هر دو بیت COM01:0 مقداردهی شوند، خروجی OC0 عملکرد عادی پایه I/O که OC0 به آن متصل است را ملغی می‌کند. با این حال، توجه کنید که بیت ثبات جهت داده (Data Direction Register - DDR) متناظر با پایه OC0 باید یک شود تا درایور خروجی فعال شود.

زمانی که OC0 به پایه متصل است، کارکرد بیت‌های COM01:0 به چگونگی مقداردهی بیت‌های WGM01:0 بستگی دارد.

جدول زیر چگونگی کارکرد بیت COM01:0 زمانی که بیت‌های WGM01:0 در حالت عادی یا CTC (غیر از PWM) تنظیم شده‌اند را نشان می‌دهد.

حالت compare output، حالت غير PWM

بازگشت به بلوکی واحد
Output Compare
بازگشت

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Toggle OC0 on compare match
1	0	Clear OC0 on compare match
1	1	Set OC0 on compare match

حالت PWM سریع، Compare Output

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Reserved
1	0	Clear OC0 on compare match, set OC0 at BOTTOM, (non-inverting mode)
1	1	Set OC0 on compare match, clear OC0 at BOTTOM, (inverting mode)

شمای واحد خروجی برابری مقایسه

حالت compare output، حالت غیر PWM

بازگشت به بلوکی واحد
Output Compare
بازگشت

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Toggle OC0 on compare match
1	0	Clear OC0 on compare match
1	1	Set OC0 on compare match

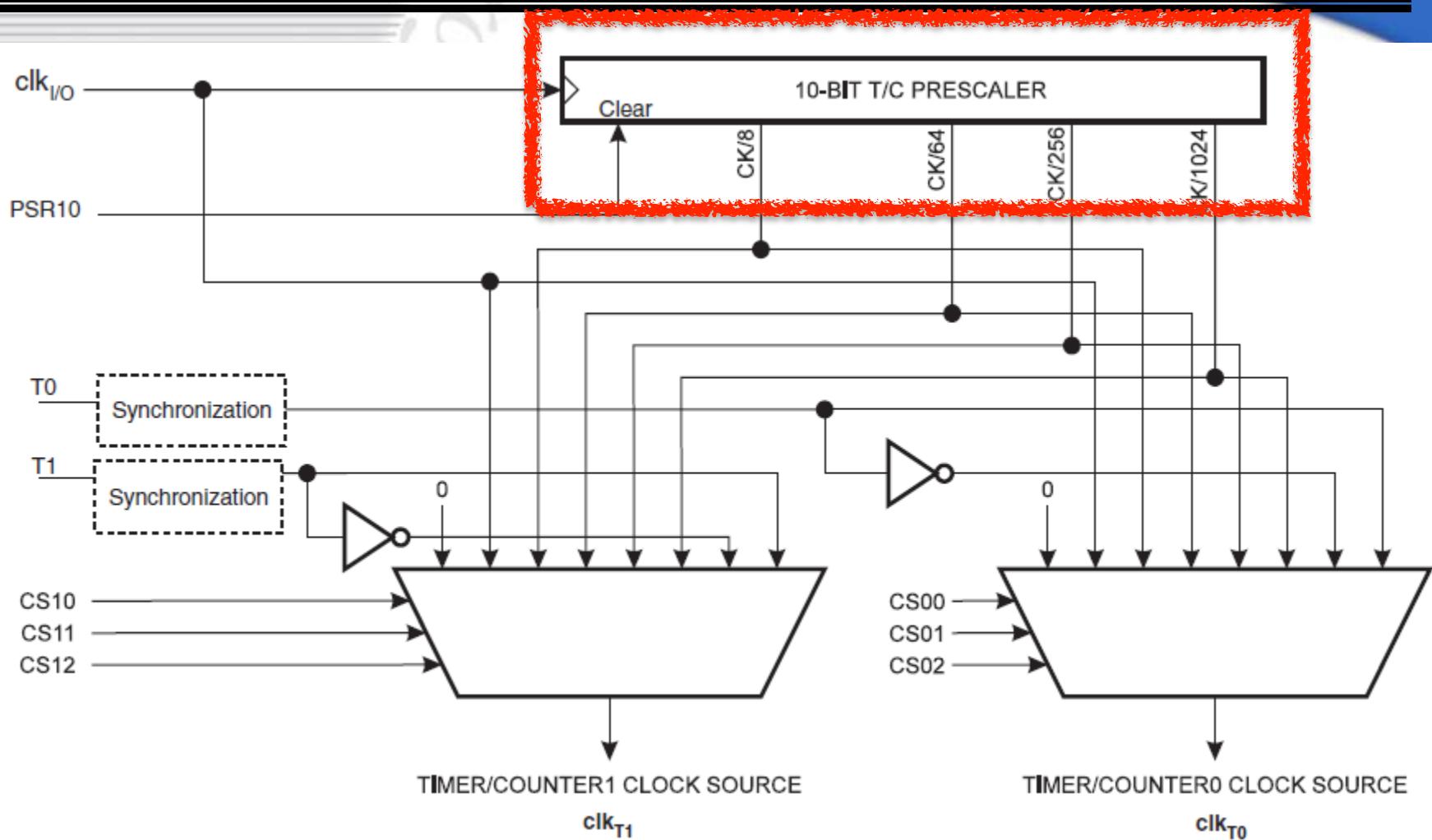
حالت PWM با فاز صحیح Compare Output

COM01	COM00	Description
0	0	Normal port operation, OC0 disconnected.
0	1	Reserved
1	0	Clear OC0 on compare match when up-counting. Set OC0 on compare match when downcounting.
1	1	Set OC0 on compare match when up-counting. Clear OC0 on compare match when downcounting.

پیش تقسیم کننده زمان سنج / شمارنده ۰ و ۱

- زمان سنج / شمارنده ۰ و زمان سنج / شمارنده ۱، پیش تقسیم کننده یکسانی را مشترک استفاده می کنند، اما زمان سنج / شمارنده ها می توانند تنظیمات پیش تقسیم کننده مختلفی داشته باشند.
- توصیفاتی که در ادامه ارائه می شود هر دو زمان سنج / شمارنده را در بر می گیرد.

پیش تقسیم کننده برای زمان سنج / شمارنده شماره ۰ و ۱



انتخاب خروجی پیش تقسیم کننده توسط زمان‌سنج/شمارنده

- ثبات کنترل زمان‌سنج/شمارنده (TCCR0)

Bit	7	6	5	4	3	2	1	0	TCCR0
Read/Write	FOC0	WGM00	COM01	COM00	WGM01	CS02	CS01	CS00	
Initial Value	W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
	0	0	0	0	0	0	0	0	

- بیت‌های CS02:0 الی ۰-۲ : انتخاب ساعت

سه بیت انتخاب منع ساعت که توسط زمان‌سنج/شمارنده استفاده می‌شوند، در حدود مشاهده می‌کنید.

CS02	CS01	CS00	Description
0	0	0	No clock source (Timer/Counter stopped).
0	0	1	$\text{clk}_{\text{I/O}}$ /(No prescaling)
0	1	0	$\text{clk}_{\text{I/O}}/8$ (From prescaler)
0	1	1	$\text{clk}_{\text{I/O}}/64$ (From prescaler)
1	0	0	$\text{clk}_{\text{I/O}}/256$ (From prescaler)
1	0	1	$\text{clk}_{\text{I/O}}/1024$ (From prescaler)
1	1	0	External clock source on T0 pin. Clock on falling edge.
1	1	1	External clock source on T0 pin. Clock on rising edge.

منبع ساعت داخلی

- ساعت‌زی زمان‌سنج/شمارنده می‌تواند مستقیماً توسط ساعت سیستم (با قرار دادن CSn2:0=1)، انجام شود.
- این حالت سریع‌ترین حالت عملیاتی را با بیشینه فرکانس زمان‌سنج/شمارنده و مساوی با فرکانس ساعت سیستم ($f_{CLK_I/O}$) فراهم می‌سازد.
- به طریق دیگر، یکی از چهار انشعاب پیش‌ تقسیم‌ کننده می‌تواند به عنوان یک منبع ساعت استفاده شود.
- ساعتی که پیش‌ مقیاس بر آن اعمال شده یکی از فرکانس‌ های $f_{clk_IO/64}$ ، $f_{clk_IO/8}$ ، $f_{clk_IO/256}$ و $f_{clk_IO/1024}$ را دارد.

انتخاب خروجی پیش تقسیم کننده توسط زمان‌سنج/شمارنده

- پیش تقسیم کننده مستقل از واحد انتخاب ساعت زمان‌سنج/شمارنده عمل می‌کند و بین زمان‌سنج/شمارنده‌های ۰ و ۱ به اشتراک گذاشته شده است.
- هنگامی که یک زمان‌سنج/شمارنده‌ای فعال باشد و توسط پیش تقسیم کننده پالس ساعت دریافت کند ($CSn2:0 > 1 > 6$)، تعداد سیکل‌های ساعت سیستم، از زمانی که زمان‌سنج فعال می‌شود تا زمان رخداد اولین شمارش، می‌تواند از ۱ تا $N+1$ سیکل ساعت سیستم بطول می‌انجامد.
- N در اینجا مساوی تقسیمات پیش تقسیم کننده است و می‌تواند یکی از مقادیر ۸، ۲۴، ۶۴ و ۱۰۲۴ را داشته باشد.

بازنشانی پیش تقسیم کننده

- می‌توان با بازنشانی پیش‌تقسیم‌کننده، برای همگام کردن زمان‌سنج/شمارنده با اجرای برنامه استفاده نمود.
- اما باید دقت نمود که زمان‌سنج/شمارنده دیگر نیز از همین پیش‌تقسیم‌کننده استفاده می‌نماید.
- یک بازنشانی پیش‌تقسیم‌کننده، پریود پیش‌تقسیم‌کننده را برای تمامی زمان‌سنج/شمارنده‌هایی که بدان متصل هستند متأثر می‌نماید.

بازنشانی پیش تقسیم کننده

Bit	7	6	5	4	3	2	1	0	SFIOR
Read/Write	R/W	R/W	R/W	R	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

بیت ۰- PSR10: بازنشانی پیش تقسیم کننده زمان سنج / شمارنده ۰ و ۱:

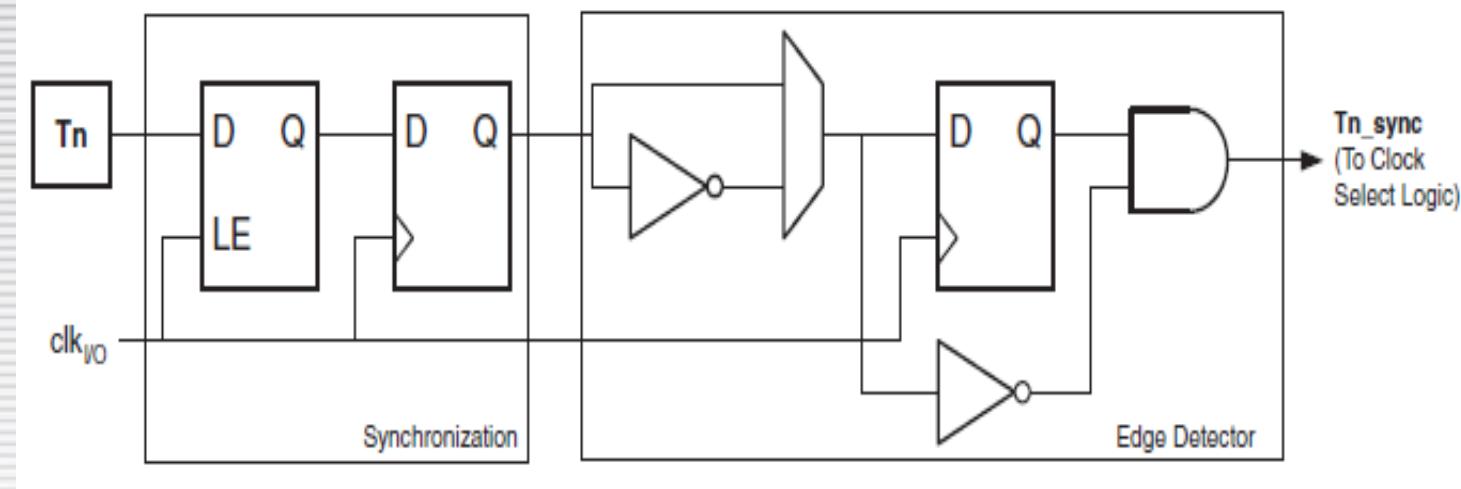
- زمانی که این بیت با مقدار یک نوشته می‌شود، پیش تقسیم کننده زمان سنج / شمارنده‌های ۰ و ۱ بازنشانی خواهد شد.
- بعد از انجام عملیات، بیت به صورت سخت افزاری صفر می‌شود. نوشتن صفر در این بیت هیچ تاثیری نخواهد داشت.
- توجه داشته باشید که زمان سنج / شمارنده‌های ۰ و ۱ هر دو پیش تقسیم کننده یکسانی را به اشتراک استفاده می‌کنند و بازنشانی این پیش تقسیم کننده هر دو زمان سنج را متاثر می‌کند. این بیت همیشه با مقدار صفر خوانده می‌شود.

منبع ساعت خارجی

ساعتیش وارد به شمارنده می‌شود

- یک منبع ساعت خارجی متصل به پایه T_1/T_0 می‌تواند به عنوان ساعت (Clk_{T_1}/Clk_{T_0}) استفاده شود.
- پایه T_1/T_0 در هر سیکل ساعت یکبار توسط واحد همگام‌سازی پایه نمونه‌برداری می‌شود. سیگنال همگام‌شده (نمونه‌برداری شده) سپس از آشکارساز لبه عبور می‌کند.
- ثبات‌ها در لبه مثبت ساعت سیستم $(clk_{I/O})$ ، پالس ساعت دریافت می‌کنند. تشخیص دهنده لبه، یک پالس Clk_{T_1}/Clk_{T_0} برای هر لبه مثبت ($CSn2:0=7$) یا منفی ($CSn2:0=6$) که آشکار می‌سازد تولید می‌کند.

نمونه برداری از پایه های T1/T0



منبع ساعت خارجی

- واحد آشکارسازی لبه و همگامسازی یک تاخیر در حدود ۲.۵ تا ۳.۵ سیکل ساعت سیستم بین لحظه اعمال یک لبه به پایه T_1/T_0 تا زمان به روز شدن شمارنده ایجاد می‌کند.
- هر نیم پریود از ساعت خارجی اعمال شده باید از سیکل ساعت سیستم بلندتر باشد تا نمونه برداری صحیح را تضمین نماید. باید تضمین شود که فرکانس ساعت خارجی، در حالیکه سیکل وظیفه 50% است، کمتر از نصف فرکانس ساعت سیستم باشد
$$(f_{ExtClk} < f_{clk-I/O}/2)$$

منبع ساعت خارجی

- از آنجا که تشخیص دهنده لبه از نمونه برداری استفاده می‌نماید، حداکثر فرکانس یک ساعت خارجی که می‌تواند آشکار کند نصف فرکانس نمونه برداری خواهد بود (قضیه نمونه برداری نایکوئیست).
- اما به دلیل تغییرات فرکانس ساعت سیستم و تغییرات سیکل وظیفه که از انحرافات منبع نوسان‌ساز (کریستال، تشدید‌کننده و خازن‌ها) ناشی می‌شود، توصیه می‌گردد که فرکانس بیشینه یک منبع ساعت خارجی کمتر از $f_{\text{clk-I/O}}/2.5$ باشد. پیش‌ تقسیم بر روی یک منبع ساعت خارجی قابل انجام نیست.

کلاک خارجی کم تراز آی او تقسیم بر دو و نیم باشد

ثبت زمان‌سنج/شمارنده – TCNT0

- ثبات زمان‌سنج/شمارنده دسترسی مستقیم برای هر دو عملیات خواندن و نوشتن به واحد شمارنده ۸ بیتی زمان‌سنج/شمارنده را فراهم می‌سازد. نوشتن در ثبات TCNT0 مانع از برابری مقایسه در ساعت زمان‌سنج بعدی می‌شود.
- اصلاح شمارنده (TCNT0) در زمانی که شمارنده در حال کار است، موجب ریسک از دست دادن یک برابری مقایسه بین TCNT0 و ثبات OCR0 می‌شود.

ثبت زمان سنج / شمارنده – TCNT0

Bit	7	6	5	4	3	2	1	0	TCNT0
Read/Write	R/W								
Initial Value	0	0	0	0	0	0	0	0	

ثبت TCNT0

Bit	7	6	5	4	3	2	1	0	OCR0
Read/Write	R/W								
Initial Value	0	0	0	0	0	0	0	0	

ثبت OCR0 – Output Compare

- ثبت Output Compare شامل یک مقدار 8 بیتی است که به طور مدام با مقدار شمارنده TCNT0 مقایسه می‌شود.

- یک تطابق می‌تواند برای تولید یک وقفه Output Compare یا برای تولید یک خروجی شکل موج روی پایه OC0 استفاده شود.

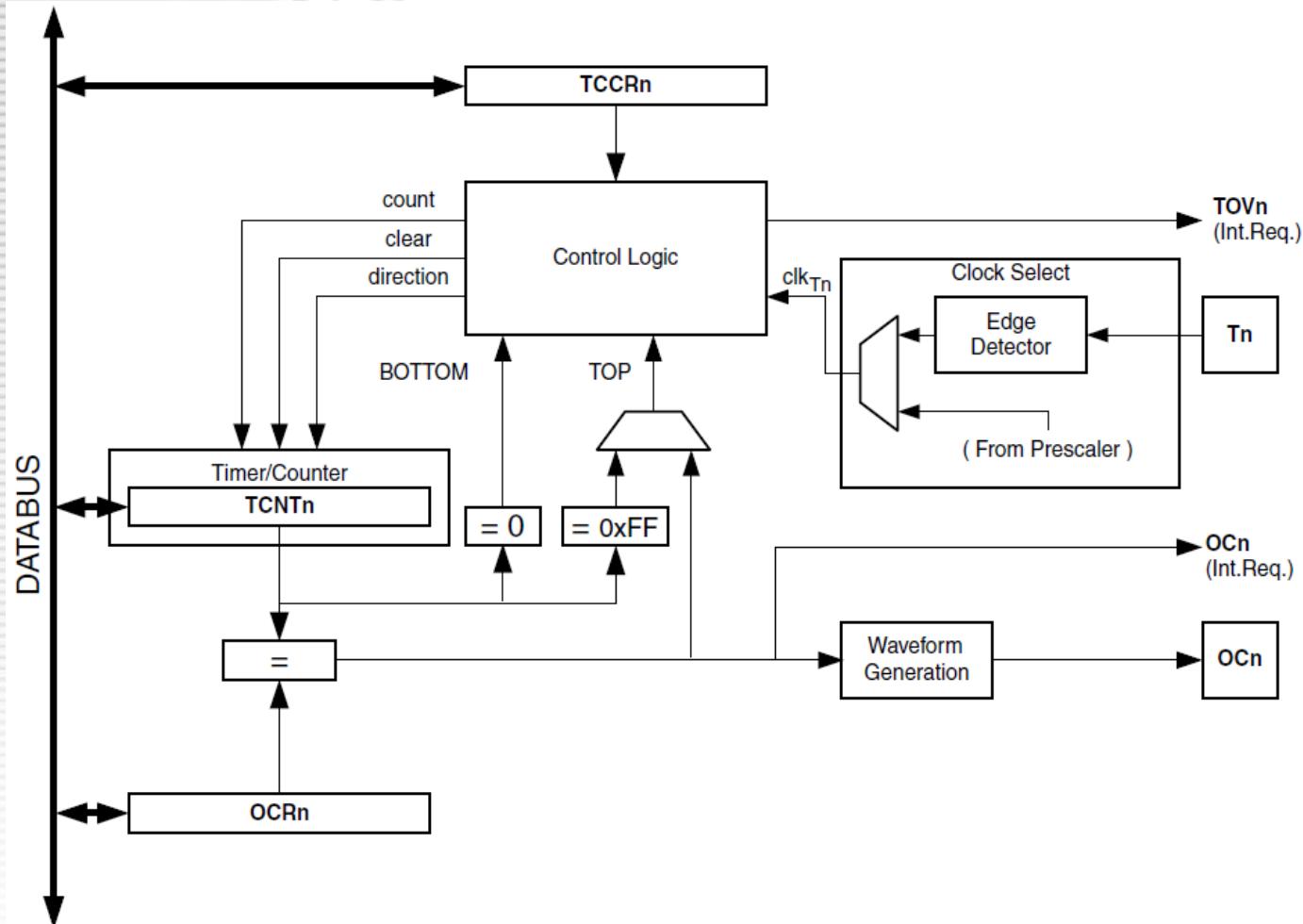
ثبتات پرچم وقفه زمان‌سنج/شمارنده – TIFR

Bit	7	6	5	4	3	2	1	0	TIFR
Read/Write	OCF2	TOV2	ICF1	OCF1A	OCF1B	TOV1	OCF0	TOV0	
Initial Value	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	

بیت ۱ Output Compare : OCF0 - پرچم

- بیت OCF0 هنگامی که یک برابری مقایسه بین زمان‌سنج/شمارنده و داده موجود در ثبات Output Compare شماره ۰ رخ دهد، مقدار یک می‌گیرد.
- OCF0 هنگام اجرای بردار کنترل وقفه متناظر، توسط سخت‌افزار صفر می‌شود.
- به طریق دیگر OCF0 با نوشتمن مقدار یک در پرچم در آن صفر می‌شود.
- هنگامیکه بیت وقفه سراسری I در ثبات SREG، بیت OCIE0 (فعال‌ساز وقفه برابری مقایسه زمان‌سنج/شمارنده ۰) و OCF0 مقدار یک می‌گیرد، وقفه برابری مقایسه زمان‌سنج/شمارنده ۰ اجرا می‌شود.

نمودار بلوکی زمان‌سنج/شمارنده ۸ بیتی



بیت ۰- TOV0: پرچم سرریز زمان‌سنج/شمارنده

- بیت TOV0 هنگامی که یک سرریز روی زمان‌سنج/شمارنده ۰ رخ دهد، یک می‌شود. TOV0 هنگام اجرای بردار کنترل وقفه متناظر با آن، توسط سخت‌افزار صفر می‌شود.
- به طریق دیگر پرچم TOV0 با نوشتن مقدار یک در آن صفر می‌شود
- هنگامیکه بیت I در ثبات SREG، بیت TOIE0 (فعال‌ساز سرریز زمان‌سنج/شمارنده ۰) و TOV0 مقدار یک می‌گیرد، وقفه زمان‌سنج/شمارنده ۰ اجرا می‌شود.
- در حالت PWM با فاز صحیح، این بیت هنگامی که زمان‌سنج/شمارنده ۰ جهت شمارش خود را در \$00 تغییر دهد، یک می‌شود.

ثبتات پوشش و ققهه زمان سنج / شمارنده - TIMSK

Bit	7	6	5	4	3	2	1	0	TIMSK
Read/Write	OCIE2	TOIE2	TICIE1	OCIE1A	OCIE1B	TOIE1	OCIE0	TOIE0	
Initial Value	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	

بیت ۱- OCIE0: فعال ساز خروجی برابری مقایسه زمان سنج / شمارنده .

وقتی که بیت OCIE0 و بیت وقفه سراسری I در ثبات وضعیت با مقدار یک بازگذاری شوند، وقفه برابری مقایسه زمان سنج / شمارنده . فعال می شود.

وقفه متناظر با آن در صورت رخداد یک برابری مقایسه در زمان سنج / شمارنده . رخ می دهد، یعنی وقتی که بیت OCF0 در ثبات پرچم وقفه زمان سنج / شمارنده TIFR یک باشد.

بیت ۰- TOIE0: فعال‌ساز سرریز زمان‌سنج/شمارنده

- وقتی که بیت TOIE0 و بیت وقفه سراسری I در ثبات وضعیت یک شوند، وقفه سرریز زمان‌سنج/شمارنده فعال می‌شود.
- وقفه متناظر با آن در صورت رخداد یک سرریز در زمان‌سنج/شمارنده رخ می‌دهد، یعنی وقتی که بیت TOV0 در ثبات پرچم وقفه زمان‌سنج/شمارنده TIFR یک باشد.