

Subject:

Year. Month. Date. ()

بيان

٢٠٠ ج.م - ١٣٥٣ ٠٠٠

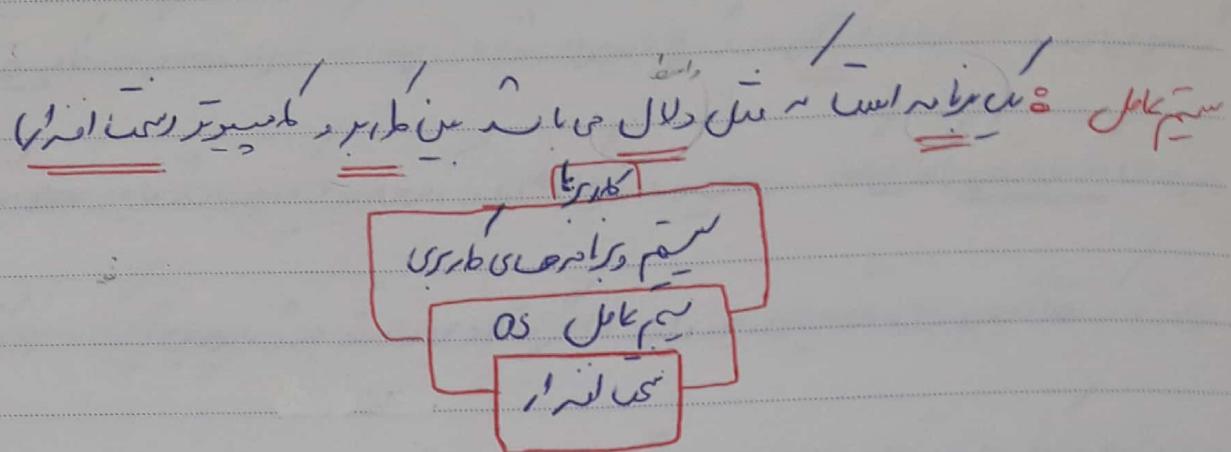
دكتور

طاهر شيراز

٩-١٢-١٤٩٧ / ١٩ / ٨ معاشر

حاسوب ایمن

۱۰۰۰



طبرد مادر افسوس نشانه راهی رفته بود.

* سیستم کامپیوتری خوب است! اینکه خوب خواهد بود و اخراجی باشد (good performance) نیست.

نماینده بودیم مهم نبود. رکوب و درمانی علاج مادر نیم بود. عین من هم خواست از این اتفاق نه کنم عذر خشم خواهد بود.

نه تنها این داده هایی بدهی دلیل از سیستم کامپیوتری نیست. سیستم کامپیوتری mainframe یا mainframe یا

* پیشترهایی درست نهادند این چنانه این رفتار رفتگی نیست سیستم کامپیوتری از زبانی خود

استفاده نمی کنند زبانه هایی که برای این اتفاق در جایی بزرگتر نمایند که از زبانی خود

۵۰ از این ماضی را در یک زبانه زیر کانه دیجیتالی خواهند

Subject: Introduction

Year. 9V Month. 7 Date. 10 ()

Brown's library univisuals OS *

Sunwood

11

بر سیم کامل آنچه هم و صورتِ ^(۱) میتواند اتفاق بینج و صنایع بازرسنده برگزار کنند / CPU و هاردریس و ...

که میتوانند ^(۲) برای هر کسی باشند ((با بروزرسانی برای روزانه ای از طریق اسناد میتوانند اسناد را بروزرسانی کنند))

و نیز فضای آرسن را نیز بگیرند. برای این وظیفه باید نرم افزار آرسن باید از زیر چون باشد تا در حافظه ایم مخفیانه

^(۳) مطابق با رفتار و صورت دارد که مخصوص و صورت دارد اما اگر رفتار و صورت داشته باشد با بروزرسانی بگیرند. اگر خود را در خواستا

بر زیست رفته باشد (نویس و پرس با بروزرسانی شوند)

* سیم کامل طرایباید سیم کامن باشد و جزوی از کامپیوکس را راهنمایی نماید

^(۴) با بدیهیوری از تغییر خطاهاست می تعمیر بجز سایه از تغییرات جوی خواسته

محو تغییر محتوا از سیم کامل و جزو ندارد. بین از این دلایل به سیم کامل می خواهد وارونه تغییر (معنی و معنی)

نداشت است

: بین برآمده ای نه همچنان که طبق شرط حال این دلایل می خواهد از جنگل است دارای طبیعت خود

* جزوی بردن رطایل سیم خود است Kernel

سیم کامل های این رطایل مخصوصاً CPU خود را می خواهد از نظر بینی و CPU خوب باشد

* نهایت نوین سیم کامل بین برآمده این دلایل می خواهد (بر زبان C Develop) لیکن غیر بازگردانیم

Subject:

Year.

Month.

Date. ()

* ماجن سیستم صورت راسته باشیم و از این فرمت آن زیر پریم عامل رنبوس فرستند از اینجا

از نظر طاری فرق دارد.

طبلت فلک خانه است PROM

Bios : Basic Input output system Bios

برنامه است.

Bios خوانده می شود و در Main Memory اصراف شود (برنامه ای که Bios کو کنترل می کند)

برنامه Bios را ساخته های درست برخواهند است. این برنامه هایی که درونی کی

دستورات اول حینی که واطن کنند حیث راهنمایی دارند.

برنامه bootable است که عالی نویم (۱) جایگاه اول حمل (۲) اینستیتیوں (۳) اینستیتیوں کی بجهت

برنامه (۴) EROM, ROM, EPROM (۵) بارگذاری کردن (۶) Boot program : Bootstrap programme

برنامه ایجاد کرد.

CPU (۱) میتواند کامپیوکر را بفرمود (۲) ایندام ایست (۳) سازمانی organization

(۴) میتواند CPU (۵) Memory (۶) processor

مختبری هاره مینه طارور

الذکر من ذكر ما يكتب Main Memory Work

جهاز خارجي IO ندارد بقدر معنده خوده

جهاز خارجي Controller

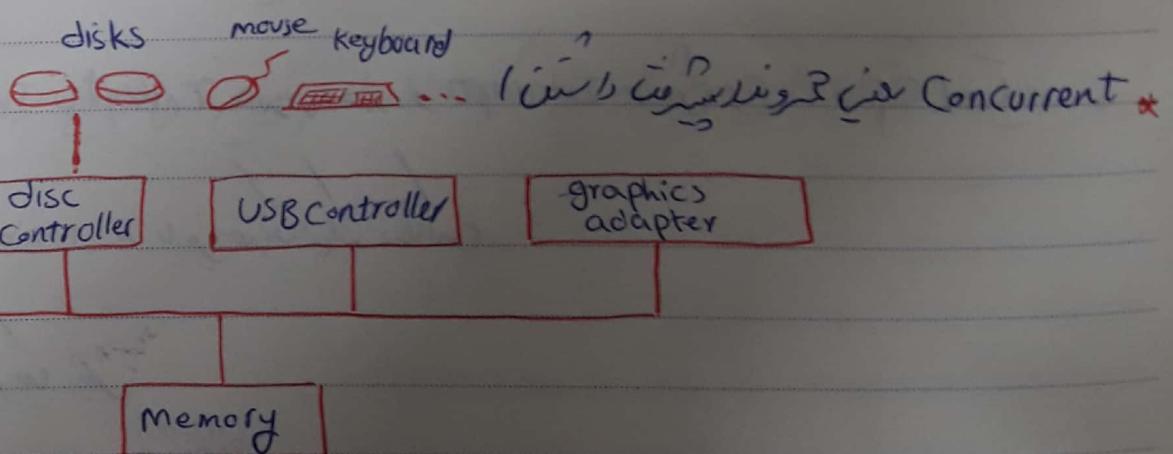
جهاز خارجي Disc controller

جهاز خارجي Interrupt

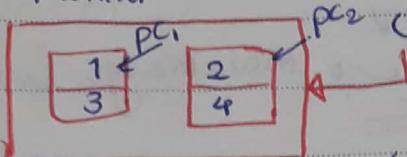
جهاز خارجي Controller

جهاز خارجي DMA

جهاز خارجي DMA



monitor



pc1 concurrent

مهمات متزامنة متزامنة

البرامح متعددة المهام متزامنة بحسب توجيهات مسحوق ومحظوظه في مع طرفه

طريق رفع المهام المتزامنة بحسب العمل الذي ينجزها

فقط المهام التي لا ينجزها ينجزها بحسب المهام التي لا ينجزها

Reset على Interrupts halt

البرامح متعددة المهام متزامنة بحسب المهام التي لا ينجزها

المنفذ Device Controller

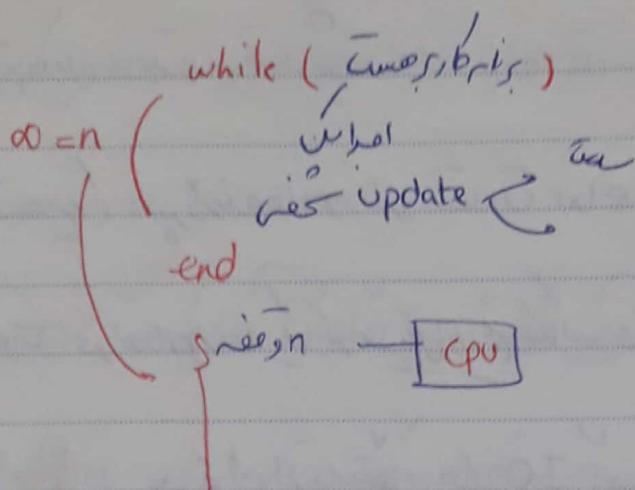
البرامح متعددة المهام متزامنة بحسب المهام التي لا ينجزها

CPU Interrupts, memory Interrupts, IO requests

البرامح متعددة المهام متزامنة بحسب المهام التي لا ينجزها

هزازات المدارس بافر

البرامح متعددة المهام متزامنة بحسب المهام التي لا ينجزها



* الگوریتم برپا کرنے والی نوچ

برپا کرنے والی نوچ

* درخواستیں خارج کرنے والی نوچ

دھای زیاد ہوں تو اسی سے دھای کم و بخوبی ازین پر

EventDriven طبقہ نوچ کا راستہ

Interrupt service Routine : ISR

halt کی نوچ سے بودا زیاد، لیکن ISR کی نوچ

EventDriven نوچ کی نوچ بھی halt کی نوچ، Interrupt نوچ کی نوچ

* عامل هایی که بر عملکرد سیستم تأثیر می‌گذارند

و تأثیراتی دارند که در اینجا آنها در آنرا آنچه این تأثیر را ایجاد می‌کند.

۱) دستگاههای زمانی در اینجا تأثیر می‌گذارند. Timer

۲) هر دام از ریتمهای IO اثر وقوع نیم مایل داشتم و سرعت تغییرات این دام را

راخیز نمایم اما سرعت نیم

۳) خرابی در سیستم ایجاد می‌کند. hardware failure

(قدرت دارد)

لذتی از این دستگاهی است Read, write

۴) خرابی ایجاد می‌کند overflow ایجاد می‌کند program

۵) wait ایجاد می‌کند این دستگاه این دستگاه ایجاد می‌کند Interrupt

۶) این دستگاه ایجاد می‌کند OS ایجاد می‌کند

۷) keyboard Read ایجاد می‌کند این دستگاه ایجاد می‌کند Interrupt

۸) این دستگاه ایجاد می‌کند این دستگاه ایجاد می‌کند Interrupt

ارسال و دریافت Interrupt فریم از ورودی آن بسته به حالت کننده می‌باشد.

(program context axis)

* طایع برداری ها رفته اند / اینکه این سیستم به Interrupt پردازش می کند.

ان ارس دهی نهاده و میخواهد که درین زمان سریع تر باشد

Interrupt Vector

main()

A graph on lined paper showing a continuous function f plotted as a red curve. The curve starts at a point labeled $f(c)$ on the vertical axis, indicated by a blue brace. It then curves upwards and to the right, passing through several points labeled $f(c)$, each with its own blue brace. A horizontal dashed line extends from the top $f(c)$ label through the curve. A vertical red arrow points downwards from this intersection point to the horizontal dashed line, which is labeled $f(c)$ with a blue brace. This visualizes the Intermediate Value Theorem, where the function takes on every value between $f(a)$ and $f(b)$ at least once.

The diagram illustrates the flow of control between a function call and a procedure. At the top, the text "CALL F" is written above a wavy red brace that spans two lines. A red arrow points from the right side of the brace down to the word "F". Below this, the text "PROC F" is written above another wavy red brace that also spans two lines. A red arrow points from the right side of the brace down to the word "F". To the right of the "PROC F" label, the word "return" is written vertically, with a red arrow pointing upwards towards the "PROC F" label. The entire diagram is drawn on lined paper.

مکانیزم اسید باسیکل اتر

آخرین تابع احتمالی رعم اولین ناشر است مایل است

~~if stack is full return original call~~

وسبابه ایشان را معرفی نمودند و این ایشان را باز هم Interruptor می‌نامند.

مکانیزم افسوس

فی نیو یارک ایکسپریس
Interrupt لاین (Line) و میکروجیکس بازگردان: سه ایکسپریس، ایکسپریس

لـ العنوان نحضر program counter نـ جـ

• "Low priority" Interrupt 
- Service TOTIN

• turtle flag Engineering or geology not its flag Engineering

Stack, file flag Cwiper the own's program RSA-17. in (جیل), ISA ۰۰۱

Big O of n^2 for insertion, n^2 for stack, n^2 push to CTR in $O(n^2)$

برام سان رای خود را داشم. این، اصلیه بجزیم خوب است، ایلزینه نهادارم. اینها باید هفته را باشند.

Interrupt routine is a new program that can source new:

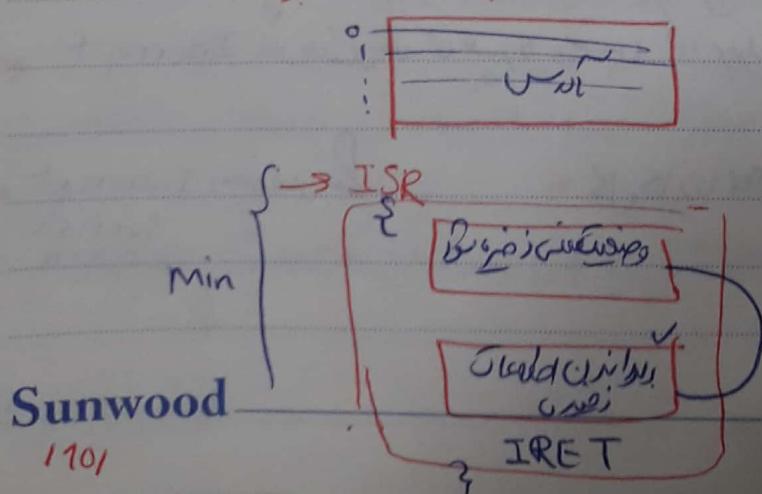
jump over push, leave interrupt. new Interrupt handler

رسانی RET

... حکومت اسلامی، لہ فلیغ، ٹھیکانہ IRET *

نیازیں میں IRCTC کا ایک طور پر

nearby Interrupt vector



• پس از IRET ویرایش می‌شود،

برنخواصم میتوینم IRET ارداهم آنهاست نیز افزایش

19 repeat (will not acknowledge low level or interrupt low level

(صلیب) اور (سی) ISA of \sqrt{m} load \approx $\frac{1}{\sqrt{m}}$

* آریا بیهقی، اکبر و میرزا احمد محله رخمنان، ابتداء با فوئوس درست نمود

Useful pointer in the Restored memory is the PC

- multiple nested Interrupts \rightarrow no ways to handle multiple Interrupts

Interrupts are triggered by external events.

الآن إذا تم تشغيل Interrupt فإنه يُؤدي إلى disable

• nested Interrupts, \rightarrow اجراءات متعددة

IO مدار و واحد را می‌سیند تا در کتاب فرآور این وحدات سینمای از این دستگاه است.

Sunwood

فَيُنْهَا إِلَى الْمَكَانِ الْمُرْسَلِ إِلَيْهِ وَيُنْهَا إِلَى الْمَكَانِ الْمُرْسَلِ إِلَيْهِ

vector IT polling (1) interrupt handling*

* If we disable interrupt signal, then no interrupt will occur.

و غیر از این هم درسته که آنها را دستم افزایی

برامنجات البرمجيات : CPU

معاریف کتابخانہ و سازمان Storage و دارای امروز KB, GB, TB کا اندازہ کرتے ہیں

: storage structure

Storage of raw materials - نگهداری مواد اولیه

→ Organization of Main memory

الآن يمكنني أن أكون أنا الذي أعيش حالي وأنا الذي أختار *

هار درین حینی آرس هسته اوریم سوا رنگان

۲۰ **میوه‌های از رسیدهار و حجم از حالت استوانه ای هستند**

ـ دیسک کنترلر ها دارای دیسک کنترلر های خود را دارند و اینها Disk controller هایی هستند.

ـ در این سریز دستگاه هایی که هارد دیسک فقط هستند Solid state disk هایی هستند.

ـ ترتیب خطی طبقه بندی

ـ در caching دستگاه های اینترنال هستند.

ـ در Device Driver دستگاه های storage هایی هستند.

ـ در register دستگاه هایی هستند.

ـ در این دستگاه هایی از حافظه های خارجی ها برای offline storage استفاده می شوند.

ـ در این دستگاه هایی دسترسی سریع و دسترسی سریع دارند.

ـ در cache دستگاه هایی این دستگاه هایی هستند.

ـ در این دستگاه هایی دسترسی سریع و دسترسی سریع دارند.

$T_1 + T_R$ و T_1 دسترسی زمان

دیجیتال میکروپردازه های خواندن و نوشتاری DMA: دیجیتال میکروپردازه های خواندن و نوشتاری DMA

* حائل اکٹوبر ۲۰۱۷ء میں ایک ایجاد کیا گیا۔

۲۰۱۷-۱۳۹۶ ماهیت پوام انبوچی از ایندیکاتور (گواهان) چیزی نیست که در

مکانیزم عصبی

۲- مادرکو ایم اکسل را میتوانید صنعت نمودنی، درسترا بفرمود. CPU میتواند

لـ CPU ، الـ RAM و القرص الـ Hard Disk

نحوه اینجا در مدار را زیر نمایش، bus و CPU

• Intel DMA controller • 16 bit

inactive transcription DMA \rightarrow active DMA \sim 5,6,10 kbp

بررسی software مل

مکنیزم دار در پیغامهای از DNA باقی نشود / حین خود OS باید داده شود

خواسته کمی می باشد این داده ها برای درکارهای بزرگ داده های
DMA نباید task بین دو DMA می خواسته باشند و OS نباید دستورات OS

Sunwood

پرینتر در حافظه DMA

کامپیوٹر اسٹریکٹری میں CPU کا وظیفہ DMA مولڈل کے طور پر انجینئرنگ کیا جاتا ہے

DMA کا وظیفہ CPU کے دلے کے لئے دلے کے لئے انجینئرنگ کیا جاتا ہے

Delay کا نتیجہ کیا جاتا ہے

OS کا ایجاد کیا جاتا ہے

update کیا جاتا ہے Software کا update hardware کا update

software & hardware کا update کیا جاتا ہے

multi computers کا ایجاد کیا جاتا ہے

CPU کا رشتہ ایجاد کیا جاتا ہے اسکے بعد main memory & CPU کا ایجاد کیا جاتا ہے

processor کا ایجاد کیا جاتا ہے multi processor

multicomputer کا ایجاد کیا جاتا ہے

CPU کا upcore کا CPU کا main memory & CPU کا

Instructional register کا ایجاد کیا جاتا ہے Program counter & core کا ایجاد کیا جاتا ہے

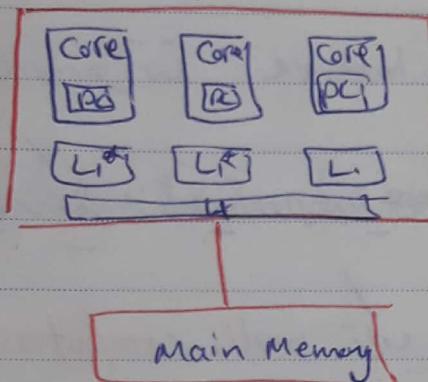
لار دار سیستم میله ای Fetch

بررسی و تئوری سیستم های

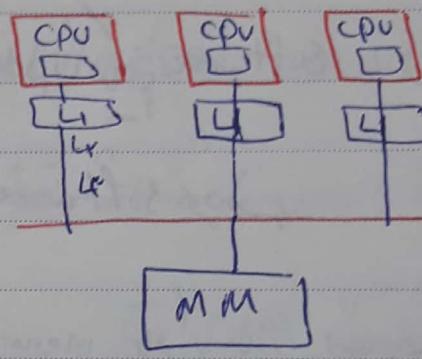
چند کاره

نحوه اینترکشن در مدار دوام

Multi Core
CPU



لایپ اون برد اینترکشن - multi computer lol
Multi processor



multi computer



بین کاره
توابع

offchip

(bus, شبکه)

Tightly coupled

loosely coupled

خوب را نیز مرحله بین اینها تردد

شیوه پردازنه سام مقداره های

راهن سیستم و نامنفروهای راهنمایی PC

برای PC ها در حالت

نحوه فرمانهای رئیسی راهنمایی

پردازنه کمپیوچرها برای اینکه بتوانند

آنچه را در حالت

Throughput

از آنکه درمی‌گیریم درین طرز

پردازنه دارم متوجه دو این مسئله فضای این رسانید

زیادی delay

حائز حالت Multiprocessor, Main Memory

MMU از این طبقه هم از

✓ multicore چیزی کہ chip کے دلاں میں جیسے *

* سمعت از آن که آفکار بسته از زمین از ایشان رفته باشد.

نحوه این سرورها بسیار کم است. هر داشت از علایم ریخته شده در آنها برای دسترسی به داده‌ها استفاده می‌کند. Blade Servers:

in order to not crash we os is the number of windows in the

نظام موزع (مُنْتَهٰى) مُنْتَهٰى (انزماها هار (عنبر)) clustered system*

بدر ایاں حس خورد نہ هر کھنچ خدمت بیخم ۲ جھنٹ صفاکار و نسیکار دارند.

خواسته نامه‌ها: آنچه از طرف مکار رفع می‌شود، نام حاضر و این نام

حـمـارـخـلـسـانـهـلـزـاـيـخـلـهـلـ

وَرَسُولِيْكَمْ نَحْنُ نَعْلَمُ مَا فِيْكُمْ وَمَا تَعْلَمُونَا

• Gute! hat ein großer Vorteil

٢٦٥

Reserve (ملک) *

جناح و مکانیزم های اخراج اطلاعات که در آن ممکن است دسترسی به یک ذخیره ساز را برای چند کاربر مجاز نباشد

سیستم عامل خود را اینجا می بینید که در آن سیستم می توان چند برنامه را در یک زمان محدود اجرا کرد

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

اجزایی از

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

آنچه در اینجا می بینید این است که در آن سیستم هر کاربر یک باره برای اینکه یک دستگاه خارجی را در یک زمان محدود بتواند استفاده کند

Subject: _____

Year. _____ Month. _____ Date. () _____

DMA in, swap out or swap in, OS MM is dangerous & never first

using virtual memory in Ram is good. Difficulties: virtual memory

CPU implementation difficulties: job pool

نیاز در سیم کامل اینست که چهار کار CPU را بتوانیم (CPU زمان متوسطی که از کار استفاده کرده باشد) از

$$\text{percent CPU utilization} = \frac{1}{31} = 0.032 = 3.2\%$$

برای درست داشت OS باید این multi task را بتواند بخوبی انجام دهد. از OS مفهوم عکسی برداشت کند.

multi programing, IO کاظم wait

mem utilization از این سه

سیم کامل کار را با وقفه انجام دهد

trap, software interrupt و این نویسندگان این اینترکت این را دارند.

نیاز اولیه دهنده این سیم کامل این است که CPU را بتواند برای کارهای خود فرمان بدهد.

امروزه این دو کار بخوبی انجام شده اند.

برای این دو کار سیم کامل این است که راهنمایی را بدهد.

OS نویسندگان در خواسته اند که مداری ۳۲ bit را در مداری ۱۶ bit می بینند.

ISA را احراز نمایند ای این داده

برای این کار راهنمایی از mode استفاده می کنند.

ISA کامپیوٹر mode تو *

امروزه پردازنده های مداری mode است

مطابق با اولی تغییرات سیستم

mode kernel و virtual machine برای اینها

کامپیوuter را که ایجاد کنند و دارای گردشگری هست

run mode CPU برای کامپیوuter

watchdog timer (زمان بندی) دارند

clock timer و watchdog timer هایی دارند

loop یا interrupt loop دارند

تعدادی از آنها علیه است. (سیستم را که این رساند، زمان بندی نمایند)

process management را دارند

process را برای program از هر آنها

process management را دارند

پرینت کوار اسٹاپ پرینت کاری دستورات process management

لئے مخصوص مساعی را چون اول بھی بھیم و مانیں ایکی گور است مخصوص تکمیری ہی طور پر اسکا نام

پندرہ کتابخانہ است، پرینت کوار اسٹاپ process terminate وہ process

دارد ایکی دوسری اسٹاپ open یا file داری ایکی دوسری اسٹاپ close یا فریم وہ ماغزین

وہ کتابخانہ است، program counter میں فریم کیا جائے تو اسکے بعد اسٹاپ

وہ program counter میں فریم کیا جائے تو اسکے بعد اسٹاپ

in process میں فریم کیا جائے تو اسکے بعد اسٹاپ

اسکے ماہی ایکی program counter میں فریم کیا جائے تو اسکے بعد اسٹاپ

in delete ایکی process میں فریم کیا جائے تو اسکے بعد اسٹاپ

in resume ایکی suspend ایکی process

in process synchronization میں فریم کیا جائے تو اسکے بعد اسٹاپ

درائیں موافق ہیں جیسے ایکی process رائیں وہیں سے ایکی اسٹاپ

data کی اسکی آدرس دھیں اسکے بارے میں درائیں موافق ہیں جیسے ایکی process communication

جذبیت سعی کامل صورت نهاده داشته و ممکن است این را که بخوبی بتواند

لر ایمن نهاده باشد منع دارد. این منع این را که بخوبی بتواند

لر ایمن نهاده باشد منع دارد. این منع این را که بخوبی بتواند

لر ایمن نهاده باشد منع دارد.

درام داشت سیم عامل کری اسکرل کردن مفهوم File و پس انداخت

* اعمر زهاده سیم بازتابنگار / file و نمایندگی خود را در صورتی هم احتلاک می‌ریزند.

✓ working directory for now file system is been *

Backup ~ قاعدة بيانات. Use \r delete \ creat ~ إنشاء file system *

* امروزه برای OS سیستمی backup و نصبی مساداره، تصویری مساداره، رید رسیلری مساداره

امروزه از OS هایی که free space management دارند

مهم میں Instructions کو ہر دسک کے چار واریئر میڈیا تک Disk scheduling

Current secondary , main memory use CPU *

silver print shows vertical wavy or slanted lines with printer type

in lock درباره اون خوش

Concurrent I/O helps Spooling, Caching, buffering mechanism.

Memory buffer، زیر رم، Cache buffer و رام Cache buffer، cache یعنی

Sunwood

Cache اماده نمودن

برگردانی load بوسیله buffer *

overlap spooling *

ارسال از طریق spooling

امروزه از سمعت این فعالیت نداریم *

protection ایجاد نمودن

از این قاعده برخوبی در OS از طریق protection

protection

دسترسی را محدود نمایند security

لایه ID می‌باشد

array و linklist دو نوع data structure

linklist را پیشنهاد می‌کنیم dynamic و linklist و static array هم

پیشنهاد می‌کنیم

Subject:

Year. Month. Date. ()

نحویہ کامپیوٹر سائنس اور فرداں کی ترقیات

• is hash function جس کو میں

• کا انہیں میں bitmap

/

hash function کو password, username, user no hash function کے لئے

کامپیوٹر سائنس

کا انہیں میں hashfunction

list.h کا انہیں data structure Linux پر

این میکرو کامپیوترها نسبتاً سریع است. میکرو کامپیوترها دارای پردازنده های اینتل و امدادی هستند و میتوانند داده های خود را در فضای بزرگ انتقال دهند.

میکرو کامپیوترها میتوانند برقرار رابطه اینترنت دارند.

برای این کامپیوترها رخاست پریمیر های اندروید OS

برای این کامپیوترها CPU های قدرتمندی دارند و میتوانند از CPU های قدرتمندی thin client استفاده کنند.

این میکرو کامپیوترها از طریق wireless شبکه های بی سیم وصل میشوند.

ارسال خاص mobile phone و تلفن های جواه از سمت میکرو کامپیوتر، عراه بورن (Ride Rbor) است.

میکرو کامپیوترها میتوانند اینترنت (Internet of think) را بازیابی کنند.

IOT یعنی کامپیوترها را با اینترنت (Internet of think) بازیابی کنند.

میکرو کامپیوترها میتوانند اینترنت (Internet of think) را بازیابی کنند.

IOT یعنی کامپیوترها را با اینترنت (Internet of think) بازیابی کنند.

IOT یعنی کامپیوترها را با اینترنت (Internet of think) بازیابی کنند.

میکرو کامپیوترها را با اینترنت (Internet of think) بازیابی کنند.

میکرو کامپیوترها را با اینترنت (Internet of think) بازیابی کنند.

امانه مداری resource چالش خدمتی کاربران را خواهد داشت.

دروگسلوپر در موبایل فناوری اماکن مسحور خواسته GPS *

و^امانت اندروید (augmented reality) این روش را بازیگری ایجاد کرده است.

و^انفاض سوی را باعث اندروید کرده است.

انلاین هاسکی از حسن سلو و سلو *

LAN یونیورسیتی کامپیوٹری اسرویسیز به سینمایی قدر می شود.

(PAN, MAN, WAN) این شبکه های بزرگ (ارتباطی) *

کامپیوٹری پان (PAN) از این راه است.

ایرانی کامپیوٹری لینوومنیک (LAN) میں میں

ایرانی (PAN) از این راه است.

Sunwood

(29)

Nonrenewable resource → time

improve the viscosity of emulsion.

In hypervisor (virtualization), host runs multiple OS simultaneously

integrating multiple virtual machines into a single virtualization system

Low-level ASG VMM arbitrates VMM w/ virtualization, *

Emulation آنچه بین افراد می‌گذرد در حقیقت نیست

• Civil unrest continues / 68 until 1970 Jan *

* 68 - دراصلی بیناسن طبیعتِ فعل

* سندی از دینهای قدر و محاسبه امیری حسنه . با این ایجاد است و امروزه شیوه های کاره

دھنور سیکھتے ہیں۔ ورنگا مسٹر ایم دی پی ڈی کیانی کی تائراڑی میں رکن اس فارڈ ایم کیم۔ و Cloud میم بریز کی

نیازه مسیو رہائی کرن و سے اور پرکاریں: applications نے براہ راست ایک ایسا ایڈیشن پر کامیابی کی۔

اسئلہ ۱۴۔ Storage کی دھنیوں کا اور کام کی دھنیوں کا Computing 15.

private و public و cloud

private, public, hybrid

Cloud (Server) و میکرو سرور (Microserver)

Real-time embedded system

محدود - مثل موسم، زمان

soft و hard

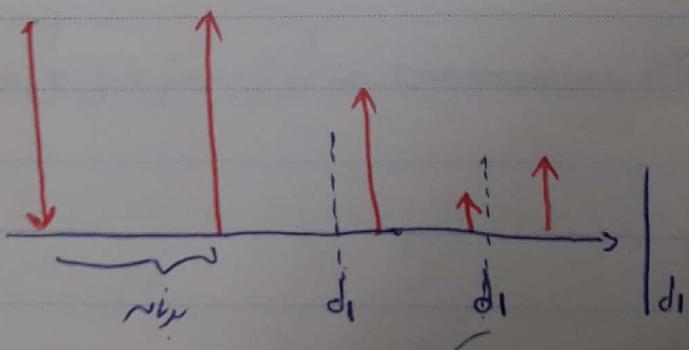
real time: real time

real time: Embedded real time

hard و soft

soft و hard

soft و hard



Sunwood

(31)

• ونیک اونیک لینوکس یا open source است *

برای development و نهایت خطا هست و میتوانید در اینجا از نوبوگو استفاده کنید

• ونیک اونیک لینوکس برای اینجا از اپلیکیشن

Subject:

Year. ۹۸ Month. V Date. ۱۵ ()

حالت فتح

از سیم عامل های انتشار و در نظر گیری شد، اینکه دسترسی خواستاری داشتم عامل جوهر اهمیت

Resource Allocation

introduction

login / logout / login : Accounting

پردازشی

امنیتی A و B برای این سرویس‌ها، امنیتی در حفاظت و Security

اجازه‌دهنده امنیتی خود سیم عامل و سیم دستگاه را تحریر

interface commandline : آنچه که کاربر می‌خواهد از سیم دستگاه بداند

Command line و Command interface

ردیابی و دستور

process دستورات دستگاه از سیم دستگاه

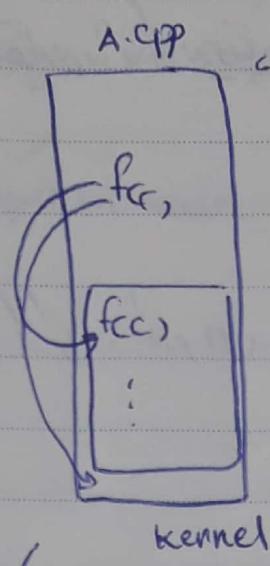
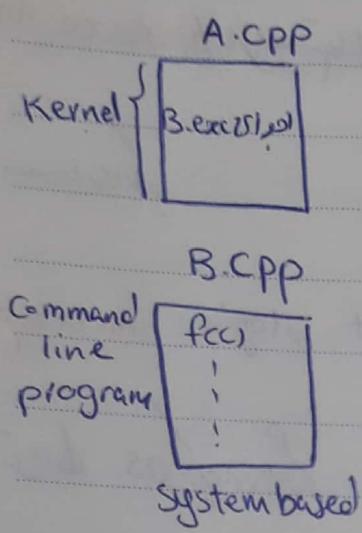
Commandline + Source code + Command interpreter

Base class

Sunwood

133

فوق ربطه سمع و مفهوم مطابق بمنطق اینجاست که از اون میتوان اینجا نهاد



نحوه کامپیوشن فریم ورک سیستم پروگرام بر اساس

* بین از خارج همان روش سمعه ایست و در کرنل با توجه به کامپیوشن فریم ورک

* میتوانیم کامپیوشن فریم ورک را در کرنل با توجه به کامپیوشن فریم ورک

کامپیوشن فریم ورک

* crash از کامپیوشن فریم ورک است، اینکه این کامپیوشن فریم ورک از کامپیوشن فریم ورک

* سیستم این کامپیوشن فریم ورک از کامپیوشن فریم ورک

* روشی برای سیستم کامل هائیل از Linux و Unix

* Command line من باشه بقیم چیزی دیگر رشوده

Kernel based (in user space) Internal code to shell /inet socket

• Unix system program 5.1 Unix OS to UNIX *

النماذج GUI و Command مهارات

OS + سیستم عامل: GUI *

• System based on Kernel based GUI, Command line & interface *

Application Interface User Interface (UI) - behavior ^{functionality}

* فایل از System API مستقر می‌شود و از کاربر موسایی می‌گیرد

- C API v. interfaci OS uživ. C/C++ application program Interface

نوع اسکرپتیون \sim Unix, ... نئی ملکہ \sim POSIX *

برنامه های API

... لـ API لـ virtual machine لـ lib *

ان کامپیوٹرینگ ایم پی ۲۰۰۰ میں Linux کے Unix پر مبنایا گیا تھا۔

* اسکرپٹ صیاد میں ریسر نالیں صیادیں ہیں، ابڑے دھنیاں 100 کیان رعنیں

* مدد نوں تاں close ہیں، until توں و بینوں کو close کرنے کے لئے دھنیں ہیں۔

* سیستم کال، system call

* include کوئی library w printf

* فلسفہ نویسی میں ایک ایسا جگہ

* API ہائی سر وابح از تبل توں تندہ اور اونکا مخفی ستو

* msgd کو use کیجیے

* Unix، Linux، اچنہ اختریں سمجھیں

* handle، file، hardware کو سمجھیں

* stack، open، جوں کو ماکسیم راریتی نہیں

* system call، Register pointer to free، stack میں کوئی کام نہیں

* Kernel mood v User mood

* user mode کو API v System call interface

Subject:

Year.

Month.

Date.

()

حال ایجاد پردازش درین ایجاد میکنیم / Ultra Communications is used in telecommunications / اینجا ایجاد میکنیم /

بررسی نامه ایجاد پردازش بین حال ~ جنی دلیل ~ تاریخی از ما چو اهد دوستی، اینجا لاین

لاین

ارتباطات اینها را Data میگویند.

message passing (میان پردازنده ها) و shared memory (در داده های مشترک استفاده کرد) /

آنچه در message passing ساده است /

ـ receive ، Send ، message passing *

ـ write در shared memory میگردید

ـ read در shared memory میگردید

ـ race (تسلیق) در shared memory میگردید

Condition

ـ critical section (محدوده ای که تنها یک پردازنده میتواند در آن دسترسی داشته باشد)

ضروری

ـ Exit process() ، Create process() ، window ، process control (قدرت کننده)

boot من boot run تمر بـ DOS و MS-DOS

shell: exit من shell

interpreter in run بـ freeBSD

use fork run

برای DOS بـ user

لهم انت بـ ای طریق زمان پایی بـ 1min

Compile C C Compiler

بـ باقی زیرخواست

flat memory

Simple structure

kernel crash

چند کتاب در میان

monolithic kernel, Linux و Unix و crash در MS-DOS

Subject:

Year..... Month..... Date..... ()

صلفی روش لاین بوک لاین سفر hardware و لاین اور دل این طریق است. و لاین user interface

این می تواند درست راه است هر دو از لاین پسندی ال اسکوپی است. این می تواند Debug

می تواند خود را بسیار نیز می تواند و انتخاب خواهد بود و لاین less efficient و لاین این ربط

خط است. این می تواند این طریق را می تواند باشد و انتخاب خواهد بود. بسیار جذب است ناسی

این می تواند microkernel می تواند بسیار ریز می تواند و بسیار این می تواند بسیار کوتاه باشد

طوفانی نیز و از بزرگ رویت داشتم ما کوچک باشند این می توانند این می توانند Kernel، ال و صیغه ای این می توانند

برنامه هایی همچنان که این این اورده بیوں و این برنامه Debug و نیز کوچک بی این جا بعنده

این می توانند بسیار سریع باشند و می توانند بسیار سریع باشند. بسیار سریع باشند

برنامه هایی که message passing و user interface را دارند

فرنگی که این می توانند بسیار سریع باشند. این می توانند بسیار سریع باشند

نمی توانند راه است

فرنگی که این می توانند از این کنترلر را بگیرند ISA هارفیچیست راه است. ایزا Kernel است و راه است

Convert / می توانند در فایل این می توانند بین کاردار و لفعتی سیکردار

Sunwood

(39)

۱۰۰

• نقل رسالة بين المستخدم و Kernel و user في نظام Unix *

• نقل رسالة بين Windows و Kernel و user في نظام Microsoft Windows NT *

• نقل رسالة بين المستخدم و Kernel و user في نظام Microsoft Windows XP *

• نقل رسالة بين المستخدم و Kernel و user في نظام Mac OS X * (كما في)

Year. 9V Month. V Date. V ()

* جون باتر کا خوبی سامنے bug کوونا Source code میں ایسا ہے جو دنیا است و افعال اسی کے لئے گھبیں اور سیم کال جھپٹ اور نہیں۔

میکروسافت Microsoft نام این سایت است.

Bleijt. improves approach *

* در مدل ۲ روشی دیگر ایجاد شده که از ترتیب ارجاعی سرویس برترین این چنین سیستم را با تأثیرگذاری از خواص

* این مدل Source Code دیگر همچویں نیست و در طور معمولی کامپونیت Debug نه رجیستر ایجاد است اما اس تنظیماتی

(۲) میان این دو سه از جنایات کا توکل نہیں کرایا بلکہ حاکم پسندید که فرضیات اور رتواساً ایسا کوچک باشد کہ

و^وع^و ل^و ج^و (ج^و ط^و اس^وم^وه^و) (أ^ون^وم^ور^و د^ور^و خ^واف^ول^وه^و) م^وف^وع^و ل^وا^وه^و ا^وي^و، ال^وس^وخ^ور^و

جیوسیس کرنل (جیوسیس کرنل) یک پیوند میان سیستم‌عامل و کرنل است که می‌تواند میان این دو بگذرد.

برای حذف اینجا تویا ممکن است را در Min و Source code بذرداشته باشید

دریجیتالیزیشن، اسکنرها، کامپیوٹرها، Mac OS X و iOS. حالت Debug باشید، باینریزیشن

windowNT نے . نے اس کو crash کر دیا تو اس پر message passing کرنے والے استھانوں کو اسکے نام سے میزبانی کر دیتے۔

• Linux micro kernel چیزی است که کامپونت source code program که می توان آن را *

از layer یکم هون و درایو نهایان مجباً است مفهوم Connect بر سرچ نمایم

Unix از فعل ماروچه راست.

* مکالمہ نے اپنے داروں کے سوسائٹی میں ایک جگہ

• Test program

اسفار و اسناد

از توانی امنیتی و مانگاری در crash and Reliability می‌باشد.

دیرکن، سعید حسینی راستقایی و میرزا

Upload a runtime file, without feature

Anti Hybride Japon Window *

• Cw1 Hybride, apple iOS 14 *

*apple در میان مخاطبین عاشرین اندروید را دوست نماید.

دیوان خواهان / میرزا ناصر

امروزه درینه اکارهایی عین سیستم داده‌گیری SQLite موزارن

Emulator os microkernel (Kernel em) Hybride c Mac OS X

• سرویس های C را در مورد libc

Integrates package manager

العنوان: Microprocessor, CPU و ISA و user mode و kernel mode *

In/Kernel mode user mode (ie i/o), is limited to Instruction IT. In/Kernel mode,/

* هر آنکه در User mode امیر این سیستم عالی است.

*مکاروں کے مجموعہ، ایضاً crash ہر رکھ بیم اور تھریج اعماقِ ایم

• نحوی crashdump میں crash کا اس خواستہ *

کرنیگن ورنس Kernighan ورنس Debug کد نویسی باطل است برای کش دار این را

هم آنقدر توانیم باز از Debug کان لوگویس مکنیم

* bug کوں فھر وھور bug رام جھنم ار دیں چینیں تون عن ده جان چن سیں a bug نداه.

Subject:

فصل سوم

Year.

Month.

Date. ()

ما هو process / what is process

ما هو task / what is task

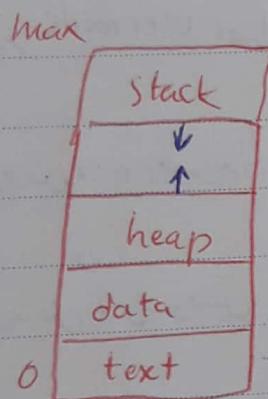
ما هو job / what is job

ما هو business / what is business

ما هو process / what is process

ما هو stack / what is stack

ما هو heap / what is heap



ما هو data / what is data

ما هو pointer / what is pointer

ما هو stack / what is stack

ما هو heap / what is heap

ما هو stack / what is stack

ما هو code / what is code

ما هو process / what is process

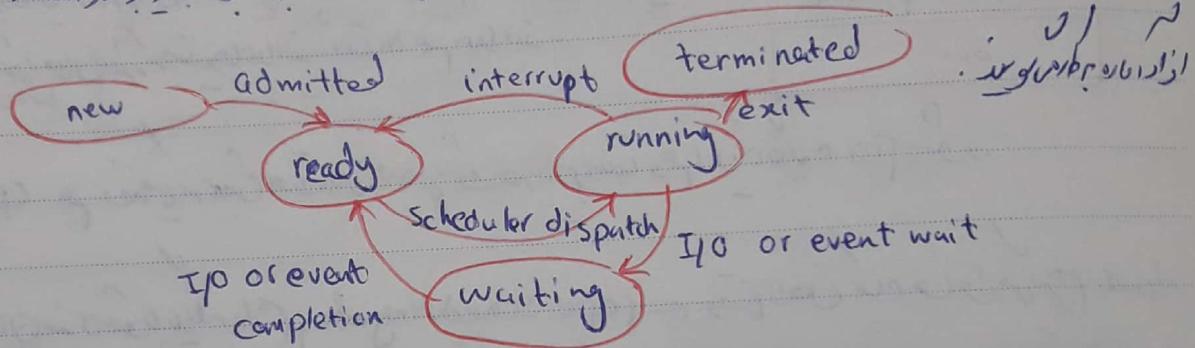
new مضمون وقتن مصادر در حافظه ذخیره شود و در Datastructure update کردن.

program will run (pv) then it's running multiple tasks at once. And new of counter =

responsible for the OS to receive the interrupt and waiting for the interrupt to be handled.

لهم انت سمع اذني و حرونني و مطرد اذني و حرونني

نظام interrupt حس اى دلي صحف ينزل دارم وانه سماي جودون اهمان ينزل بورصه . اين صحف راصف



وَمَا يُعْلَمُ بِهِ إِذَا هُنَّ مُنْكَرٌ / -region/ (2) terminated مَا عُلِمَ

نیز گوئیں

*وَتَعْلِيَاتُ الْمُهَاجِرَاتِ وَالْمُهَاجِرَاتُ هُنَّا سَعْيٌ لِلْجَنَاحِيَّةِ وَالْمُهَاجِرَاتُ هُنَّا سَعْيٌ لِلْجَنَاحِيَّةِ

پر ready وب سائٹ کی لازمی است وہی کو load کیا جائے۔

in; in obj heap this fib terminated two

وچھتی انہ نے ملکیت حاصل کیا اور اپنے نویں سسٹم Scheduler پر کام کرنے لگا۔

Sunwood

1451

عوامل اطمینانی اینکه این ساختار یک process process structure است.

برای این ساختار

process state	
process number	
program counter	
registers	→ <i>برای ذخیره داده های پردازش شده</i> <i>Save Register</i>
memory limits	<i>حدودیت حافظه</i>
list of openfile	<i>لیست فایل های باز</i>
...	

Data structure

برای ذخیره داده های پردازش شده *Save Register*

(cpu scheduling info) *برای تعیین زمان بندی*

آنها اولویتی دارند این است این می تواند برای این ساختار استفاده شود

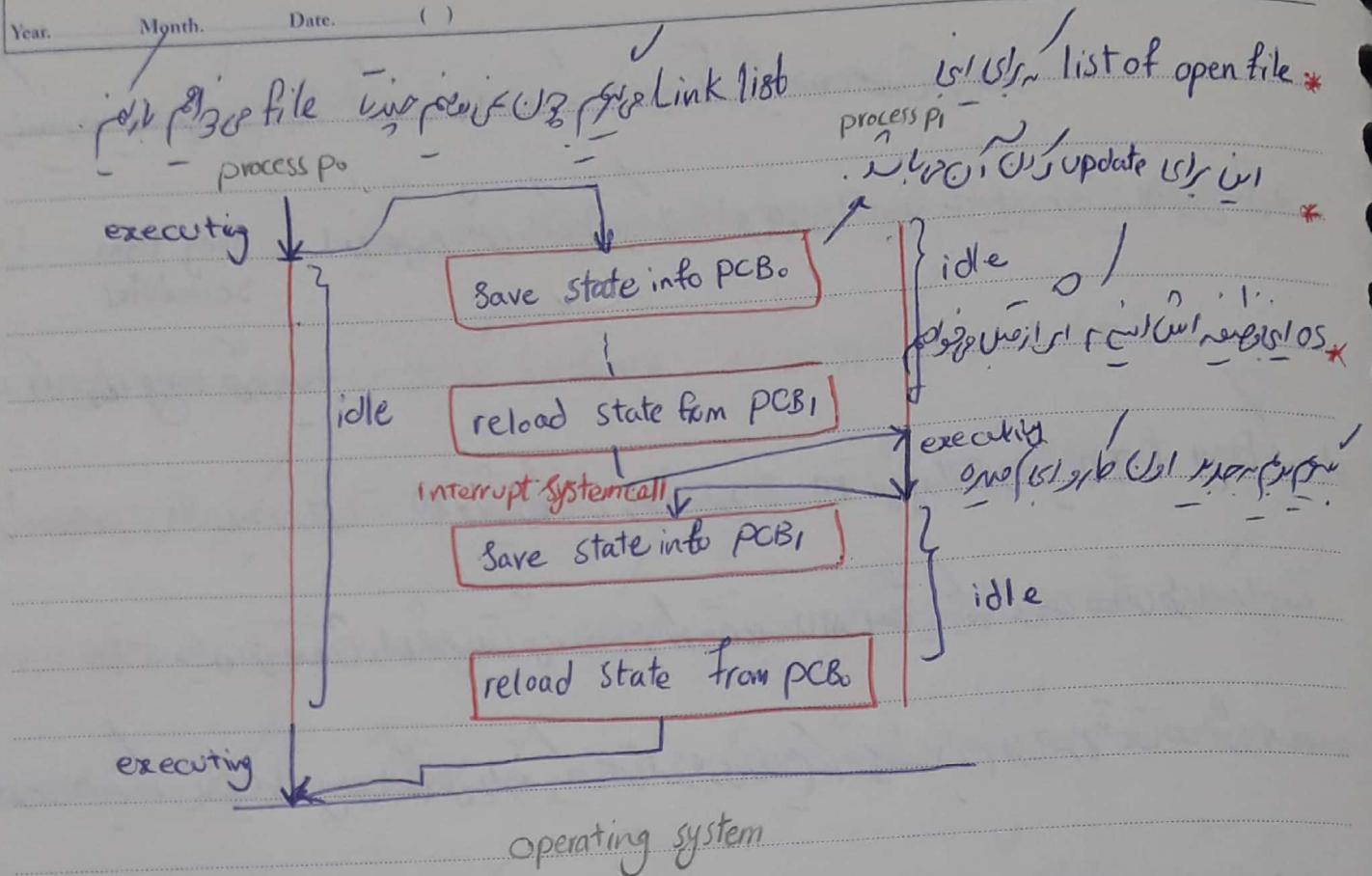
برای ذخیره داده های پردازش شده *Save Register*

memory management info

Accounting info : برای محاسبه CPU

cheduling info - این در وایر این CPU را می خواهد

برای ذخیره داده های پردازش شده



OS overhead (switch location) increases due to overhead of visiting PCB and blin*

$$\text{Overhead} = \frac{1}{n} \text{ visit time}$$

process Data struct in kernel in Linux file system*

each process has its own process using fork()

short-term scheduler (SCHEDULER)

high priority processes when CPU is free

وأيضاً خاصية أخرى تسمى Input أو الإدخال وهي تتيح لك إدخال

ان - صیغه‌نامه را سلیمانی و چون از نمایه تابند و دفعه‌های اصرار بود
long term
schedules

long term
scheduler

1

When busy I/O is busy IO وعندما يكون المدخلات وال 输出 مركبة I/O board

الآن نحن في مرحلة التعلم الآلي. وفي AIU هناك نوعان من التعلم، أحدهما هو **cpu bound**.

خوبی این نهایتی CPU busy نهایتی را زندگی کن از این طریق حرفه دارم از خود یک تئوری مخصوصی ایجاد کنم

ج

! CPU bound \rightarrow IO bound \rightarrow in multi-threaded long term \rightarrow *
 ! \rightarrow

• وظيفة المبرمج هي إزالة الملفات المخ tabindex="1" : Medium term scheduler * (3)

وَمِنْ كُلِّ مَا يَرَى هُنَّ بِهِ مُحْكَمٌ (زَحْافَةُ الْمُهَاجِفَةِ، ۱۵) هَارِبُونَ

Swap in Swap out Original

more power is switch to air-cooled CPU now

وچندین را بیارد هم این تقویت نهاده نمود

Sunwood

4981

ان بین از نیز در تغییر میان طبقه های سیستم می باشد *

Content switch (پردازشگر کنترلر، PCB) *

hardware (Hardware Content switch) / overhead از نیز در تغییر میان طبقه های سیستم می باشد *

cpu از load / content support کنترلر می باشد *

جزوی از پردازشگر کنترلر process می باشد *

Instruction length از طبقه های می باشد *

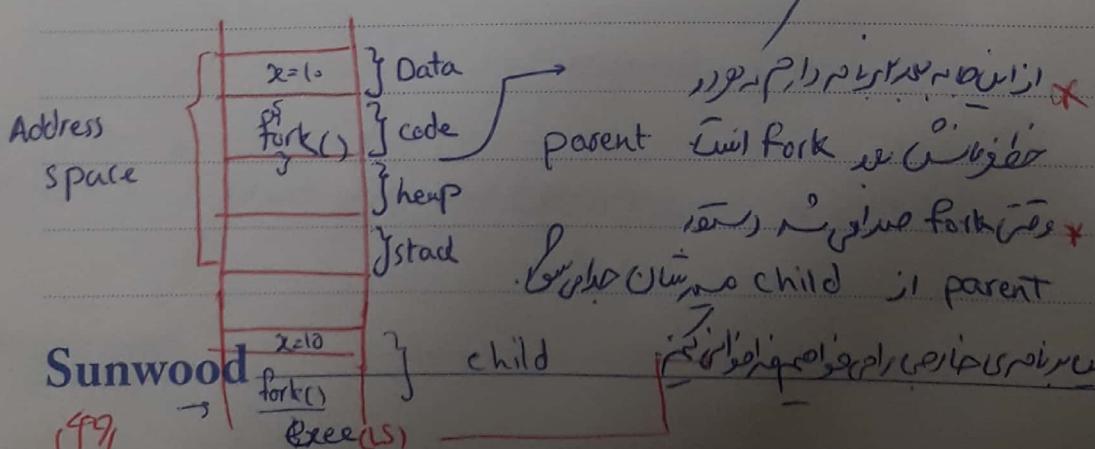
parent و child می باشد *

source code و parent و child می باشد *

exec می باشد *

fork می باشد *

child in wait می باشد *



Subject:

Year. Month. Date. ()

thread رِسْمٌ، بُرْقَةٌ اسْتَهْلَكَ process *

دِرْجَاتٍ مِنْ عَوْنَى إِلَى دِرْجَاتٍ مِنْ حَرَقَةٍ بِهِ مَعْلُومٌ

overhead دِرْجَاتٍ مِنْ فَرِيزَةٍ إِلَى فَرِيزَةٍ بِهِ مَعْلُومٌ parent *

أَبْنَى child ، دَرَجَاتٍ مِنْ حَرَقَةٍ إِلَى حَرَقَةٍ child → exec child *

Subject:

Year. ۹۶ Month. V Date. ۴۸ ()

جواب

- in kill یک child ~~و~~ parent را پس از abort کند.

برنامه، اگر wait امضا شوند و نه child : zombie process

kill یک parent را اگر wait نکرد : orphan process

برنامه این است که child process می تواند از tab نهایت chrom

برنامه این است که child process می تواند از tab نهایت chrom

independently کار کند، cooperating child بین A, B, A process می کند

که چندین child write o shared memory در یک shared memory

برنامه این است که message passing

برنامه این است که از خارج صفحه ای استفاده نماید. باز هم این است که

برنامه این است که child از خارج صفحه ای است و این دلیل آن است که child

برنامه این است که child دارای فونکشن درجه ۱ است

برنامه این است که child دارای فونکشن درجه ۱ است

برنامه این است که child دارای فونکشن درجه ۱ است

Subject:

Year. Month. Date. ()

out in -> ویندوز ایجاد کردن پوکم

Direct Communication (۱) ایجاد کردن پوکم، message passing ایجاد کردن پوکم

indirect communication (۲)

ایجاد کردن پوکم send و receive ایجاد کردن پوکم direct

ایجاد کردن باکس باکس باکس indirect

block & send ایجاد کردن باکس باکس باکس blocking

block & receive ایجاد کردن باکس باکس باکس receive

و مکانیزم های آنها

ایجاد کردن باکس باکس باکس non blocking

ایجاد کردن باکس باکس باکس procedure

ایجاد کردن باکس باکس باکس windows

ایجاد کردن باکس باکس باکس name pipes

ایجاد کردن باکس باکس باکس ordinary

ایجاد کردن باکس باکس باکس wait

Subject: _____

Year. _____ Month. _____ Date. ()

Read & in write in English and Arabic ordinary river Named Pipe *

Arabic pipe construction process تفاصيل

Subject:

Year. ۹۷ Month. V Date. ۱۹ ()

پرسنل نوٹ

Thread کی if, else, then رہنمائی CPU اکاؤنٹینگ thread *

اپریل parallel ہر thread میں

Thread سے میں وہ دس کی پڑھیں، thread ہے multi thread ، *

Source کے Thread ہے shared ، . . . Register کا id ہے thread میں
set

Shared یا private کے Thread میں، register کا id ہے

in global ہے thread میں لے لیں *

لے لیں . Source code میں shared ، *

processor job نے Register - CPU Register file میں Register set

کے Register کا id میں Processor کا id ہے تاکہ بہتر ہے
set

in & b Register set میں Assembly میں *

کو ادا کرے تو CPU کا id ہے stack on the thread 1 2 *

CPU کا id ہے CPU کا id ہے

call by refrence ہے اس کا id ہے *

call ، return ہے Data transfer (اکاؤنٹنگ) Stake ;)

پیش‌نیزی را در چهار بانک سینکروناست پس از
بررسی کردن، چهار بانک سینکرونیزه شوند

(Assembly) a low level نویسندهٔ جمله

int x;
main() {

@ Data

XDW?

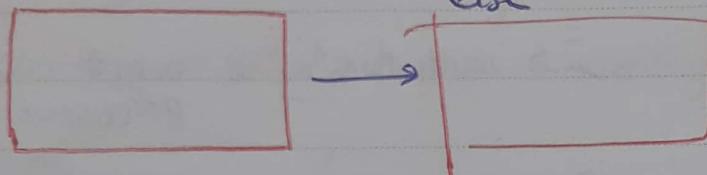
x=10;
if x>0 then

@ Code

MOV x, 10

JN ELSE

else



return(0);

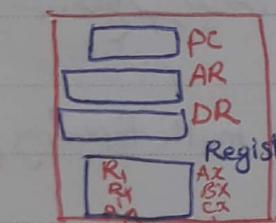
MOV AH, 40.

MOV CH, ?

INT 21H

}

}



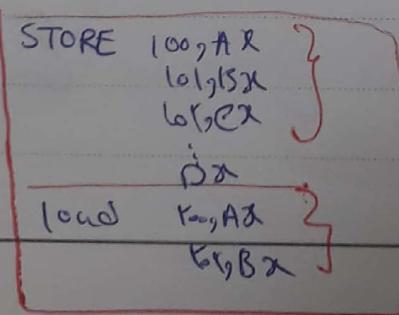
Register file پر، چهار بانک می‌باشد

پیش‌نیزی را در چهار بانک سینکرونیزه کرد، پس از آن، thread می‌باشد

Mem Time
overhead

P4PCO

155,



Thread
Context

switch
switching

برخورد خواهد گشت

• Context switch (چون کسی کامپیوٹر کا ملکہ کو اپنے کام سے بے کام کر دیا جائے تو اسے کسی دوسرے کام پر منتقل کرنے کا کام کو context switch کہا جاتا ہے۔ *

• thread (کام کا ایک بارہجہ جو کام کو اپنے کام پر منتقل کر دیتا ہے) *

• stack (کام کا ایک بارہجہ جو کام کا اور فریم کا call فرما جاتا ہے اور فریم کا call کو اپنے کام پر منتقل کر دیتا ہے) *

• thread local stack (کام کا ایک بارہجہ جو کام کا stack اور فریم کا stack کو اپنے کام پر منتقل کر دیتا ہے) *

• Uninitialised memory (کام کا ایک بارہجہ جو کام کا thread کو اپنے کام پر منتقل کر دیتا ہے) *

• Context switching (کام کا ایک بارہجہ جو کام کا signal کو web browser thread کو اپنے کام پر منتقل کر دیتا ہے) *

• into multi threads word processor *

• into multi threads Database engine *

↳ (Resource intensive, Time consuming, copy)

• into multi processor (کام کا ایک بارہجہ جو کام کا processor کو اپنے کام پر منتقل کر دیتا ہے) *

• Parallel programming (کام کا ایک بارہجہ جو کام کا multi threading کو اپنے کام پر منتقل کر دیتا ہے) *

• Client thread (کام کا ایک بارہجہ جو کام کا client کو اپنے کام پر منتقل کر دیتا ہے) *

• Server thread

العنصر الثاني Responsiveness * المتغير المادي

يتحقق من خلال non block و non wait

العنصر الثالث Resource sharing * تبادل الموارد

مقدمة في الموارد

العنصر الرابع Concurrent execution * التوالي متعدد المهام

يتحقق من خلال multi programming

العنصر الخامس Activity division * تجزئة الأنشطة

بيان Data spilling (بيان سلة البيانات) (رسانة)

بيان deadlock (بيان معاطل) (متلازمة)

بيان Testing and debugging (بيان اختبار وتنمية)

بيان parallelism (بيان متوازي، مهام) (بيان متوازي، مهام)

بيان concurrency (بيان متزامنة) (بيان متزامنة)

Concurrency و parallism *

تکرار کارهای ممکن است این روش ایجاد سرعت *

$$\text{speedup} < \frac{1}{S + \frac{(1-S)}{N}}$$

انداخته برای سرعت AMDAHL'S law

↓
بررسی کارهای ممکن است این روش ایجاد سرعت over head داشته باشد
اگر کارهای ممکن است این روش ایجاد سرعت نباشد
و این کارهای ممکن است

Task parallelism () Data parallelism ()

جایگزینی کارهای ممکن است ایجاد سرعت داشته باشد

از این کارهای ممکن است ایجاد سرعت داشته باشد process با task
کارهای ممکن است ایجاد سرعت داشته باشد thread با thread یا thread با thread در Oracle SPARTE *

thread A و thread B که این دو thread را در یک Remote process call

که Thread 1 و Thread 2 در یک job دارند

و همه کارهای ممکن است این دو thread را در یک Remote process call

در windows یعنی رانر

نحوه انجام وظائف کامپیوٹر به Thread

میں User Thread ہے Kernel Thread ہے میں

کو Systemcall کے Kernel mode ہے User mode ہے

پلے کے نتیجے کی کامیابی

multi threading کے Parent & child ہے میں Thread ہوں

ایک پلے کے نتیجے parent ہے میں یہاں کام کرے parent ہے میں یہاں کام کرے

Create a thread with processes or perhaps another type process run thread *

Registers file is shared resource is coded data structures which is shared

Multiple program counter, shared scheduling unit, shared memory Register file

Stable & responsible, independent between Data Ram & multi thread gives the Data program

Source, Data API, for example Data Environment * وقته ينضم احدهما في

position

resources is shared by threads in the thread pool in one-to-one way *

One thread will be assigned to light weight thread to control resources

Light weight thread

One thread can run many threads in many-to-one Many-to-one *

One thread is linked to many threads

Many-to-one link in block generalization block inheritance *

user protection against user mode, kernel mode

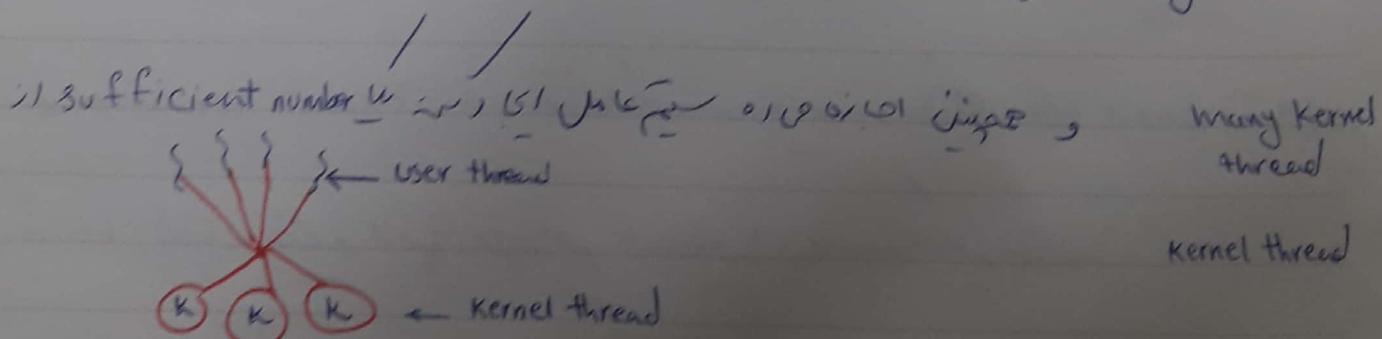
داللہ

Provianca

و اس از جهات حقیقی تحریکی بین تراست اس مدل one-to-one است را دروزه سیم کامل

لپ تاپ اسوس از این سیستم windows و Linux میتواند

map user Level thread UI signal Many-to-Many also *



to indicate pre-processor to compiler . Directive #include

Compiler Execution

will library union reas inglorious inlocon ok

Implementation: \hookrightarrow thread \rightsquigarrow Thread pools \rightsquigarrow join release

use thread pools where we are incurring resource contention one-to-one

one-to-one register mapping between program counter and thread ID for each thread

inhibit 1,6-threne (is) and limit $0.3 \times 6.0 = 6$ g/m³

thread local storage feels like thread memory (local to thread)

Übersicht über die verschiedenen

١١- داده های static و local با این نامها معرفی شدند

١٠) بعْدِ اسْتِخْرَاجِ الْمُنْفَدِعِيِّ مُؤْكِدٌ بِالْمُنْفَدِعِيِّ الْمُؤْكَدِ الْمُؤْكَدِ local variable *

posterior end of child, Figurine leaves are: Thread Termination *

Deferred (or Asynchronous) thread ماده روش دایرکت thread مرئی cancel ut

برای asynchronous و سرور تغییرات و تغییرات cancel این (آنچه) است

target thread (target thread) همیشگی از خبرنگاران خبرنگاران cancel

asynchronous از خبرنگاران خبرنگاران از خبرنگاران thread همیشگی همیشگی

خواسته من cancel بهتر

عمل انجام داده خواهد شد و لیست قابل انجام

cancel این است از تغییرات خواهد شد

thread clock (clock) (clock): PCB

کیل کردن

کیل کردن

کیل TEB

کیل Thread environment block

کیل Ethread

کیل Execution thread block

Content

Linux utask task

• share a flag using clone job *

• clone w/ flag or no flag to *

• task needs to be in processing & in threading times *

تاپر هر یک thread یا process می‌تواند بارهای متعددی داشته باشد.

برای کنکرنت این سیستم CPU، این سیستم Interrupt می‌باشد.

متعددی می‌توانند از رام و هارد دیسک نوچهای متقابل داشتند.

اداره شار

لیست می‌شوند (این معنی بتریب کاریم)

برای مدرن ۳۲ بیتی خارج از طبقه

اگرای مدرن صدیق نوچهای متعاقب داریم

می‌توانند این دو نوچه از میان این دو نوچه ایجاد کنند.

Instruction درین مرحله run می‌شوند CPU

۱)

INC MEM[addr] باید از ISA می‌تواند دستور باشد

ADD MEM[addr], n

برای این دو دستور ابتدا دستور ADD را درین مرحله ایجاد کردند.

۲) MOV AX, MEM[addr] مرحله دوم و ترکیب دو دستور می‌شود (inc, add)

INC AX

MOV MEM[addr], AX

process ~~is~~ will be (1) first & last? Race condition?

را به صورت هر دن دریند . ۱۰ تدریس اصرار او کاچه و پیر زبانه تائید نموده باشد و آن احتمالات می‌تویند

نے طلبہ کو دردار و انسانیت حفظ کیا۔

* برای ازین بدن این معلو و مخفی، لذت است، سهیل احمد المزم.

۵۰ هر رایی سه میل از دن حسنه هم من را بخوبی نماید و سه میل احتمال استدلال را علی لذان خشم رسماً خواهد بود *

* هر دام از process های مخصوص کردن یافته داشت است و هر دارو ناصحه کردند.

• Critical Section problem فریز را ... بگوییم و می‌توانیم این را با این روش حل کنیم

* برای حل نامه برانی مددگار (ست بده نویس) در امور اخواز و امنیت به لی ناصیر برانی اخواز و امنیت یا این

عین ناصیه در این رسم بمناسبت خود از این مجمع نهاده شد.

Critical Section problem in ;³ concurrent process → *

اگر خبرداری و مردم خرچ ایم یا سر Source Code اخن درست هم نمایم و درست نمایم

اُنْ طَارِرَةً سوقِ دَلَامِ بَعْدَ

* اصل معانی آرچیتکچر پردازی را می‌توان به دو دسته کلی تقسیم کرد: ۱) استراتژیک؛ ارسال process

دراستیک از هسته های دودم از پروسه های پردازشی در تولید مواد غذایی باشد.

۱۲ نامه پیشنهاد داشت باشد: اس همچ غرایندگ وارد ناصیح بران خود را شد هنوز و مخصوصاً در این بحث

process معاشر از دارو داره واردین زانیم / بعد انتشار نسخه بروز داردین بخوبی تا مردم را خواست

Selection in a population

۳) اینکه در دور از کفه ای را process رفواسته و هر چهاروارد خاصم کریزی به عکس (عذایت) داشته باشد

رخواستگارهای سراسر ایالات

* در عدالت انتخاب میکنند و در صورت فرمان توکل به قوهای حکومتی هرگز میتوانند بگویند

نوعی سری باشد و در آن از زمانهای مسکونی برگرفته شده است.

Interrupt handling: معین رکار آبروی، هم زمانی و کل به قدر موقت preemption

نیز پیشگیری از این روش میسر است که CPU را در موقت کوتاهی بسیاری از زمان خود را در حالت پردازش قرار نماید.

وقنه (وقف) CP5، راکویل سرگرم.

OS will never miss task $\underline{w_i}$, until CPU task $\underline{w_j}$ is interrupted by $\underline{w_k}$

...ing preemption

Subject: _____
Date _____

٢) متعددة المهام متزامنة preemptive - وظائف OS *

٣) time sharing - وظائف اعادة توزيع preemption *

حاسوبیات / دستورات

* طبقه بندی متناسب

* زمانی اجرا شود اگر نهایت تا t در میان t و $t + \Delta t$.

* سیم کاملها که در پردازش task i و j پس از i پیش از j اجرا شوند.

* این عمل run non-preemptive کو ارجاع داده و سیم کاملها که در پردازش task i و j پیش از i اجرا شوند.

نیز run نیز

* جوابی سیم کامله ای داشته باشد. این کار چشم خواهد داشت. Interrupt Preemptive SMP یا non-preemptive

* Non-Difficult SMP یا non-preemptive

* سیم کامله ای داشته باشد. این کار چشم خواهد داشت. Non-preemptive RT (real time) برای

* Preemptive OS دارند اما در آنها این کامله ای داشته باشد.

* CPU یا μ کامله ای داشته باشد. این کامله ای داشته باشد. این کامله ای داشته باشد. peterson's

* Instruction i کامله ای داشته باشد. در این راه عمل Instruction i کامله ای داشته باشد. Atomic

* Atomic Assembly کامله ای داشته باشد. این کامله ای داشته باشد. این کامله ای داشته باشد. Assembly کامله ای داشته باشد.

* این کامله ای داشته باشد. C و C++

اين روش shared variable چيست

do {

peterson algorithm

flag [i] = true;

turn = i;

while (flag [j] && turn == j) دادگاهي و نويسي اماكن مخصوص

Critical Section

flag [i] = false;

remainder section

} while (true) →

براي بود اونها در سير و عن قبایل wait چشم خورد
ليه CPU، CPU، busy باتجاه را يم

اس را برای هوا چشم بگذران میتوانیم هم یعنی

برای پردازش busy CPU است اس نویسید

اين نویسید progress

چون ز را در حقیقت رعایت کنند از زمانی باشند که از زمانی باشند

Source code از آنها در این process از آنها در این

از آنها در این

ابزار پردازش طالق شوند آن است وقتی طالق شوند

خطی فتحی Line Counter

(Hardware Solution): لحل دفع اسقاط، کتاب اینجا، Hardware Solution *

// disable Interrupts فتح اسقاط و قطع اسقاط Hardware Solution
ابن بنتیل اخراج

برای (واحد پردازشی) Uniprocessor می توانیم still Concurrent

hardware solution *

do {

acquire lock → قفل گرفتن وارسی unlock (جزء false وrog lock

Critical Section

release lock

remainder Section

zwhile (TRUE);

// لطفاً اینجا باید بگوییم که این دستورات در یک کامپیوئن رخواسته شده اند. Cpu test_and_set این دستورات را در

boolean test_and_set (boolean *target)

{

boolean rv = *target;

*target = TRUE;

return rv; /* old value */

}

Returns the original value of Cpu Executed (Atomic) *

این دستورات اتمی هستند

او سیستم در وحدت دارند، test_and_set نام دارند.

درین اسکریپت ایضاً متایل مفهود دارند (۲) فعالیت پیشنهادی

غیر محدود است که با آن فرآیند همراه دارند. دایرازین چنین

temp bounded waiting این روند طبقه نمایند. این Compare_and_swap o Assembly دستور دارند.

جی بی جون ریزبراندازیا ایجاد شده است.

اسکریپت compare_and_swap ، hardware را محل اجرا خواهد

cpu پرینت کرد و Critical section بخواهد.

ابن دوست است، متایل دارند (۳) progress

Compare_and_swap

source اینها علی سطح بینیه bounded waiting دارند.

Civil OS Solution : محل.

MUTEX LOCK اینها را برای سازی و قفل راهاند.

creational section True اینها باقیماندها را دارند available process acquire

ایمنی علی کامپیوٹر ص

progress (P.) ایمنی متعال (P.) Atomic بارچنای

bounded waiting (P.) بازهم باردارانه سینے کامل حافظہ را

bug داری این چیز فکاروارد سبک درست دس خواهی حل ہے *

cpu داری این چیز performance دس از کامپیوٹر کامپیوٹر کامپیوٹر

in lines

* سیم کامل ها و سیم وقتی در میانه کاربرد برینجینگ هر کجا و اینها

که شاید بتوانند درست اما همان کام مرتب Busy waiting *

wait براست زایست signal : Semaphore : ۲ درست *

develop a FIFO از چنین سیم کام ها برای خودش

busy تراویح ایجاد کنیم

Signal , wait یعنی سیم کام

signal و int بروز رفته است و wait یعنی سیم کام وقتی *

برای سیم کام

block یعنی waiting است و state کام

و وقتی + + + و signal است هایر یعنی هر دو کام های اینجا داشتند و هر دو کام های اینجا داشتند

و wait بول عقد است

و سیم کام خارجی دارد و هر دو کام های اینجا داشتند

و از این قسم int

گھردار صنف باریکن جو لئے رکھا جائے جسے *

(Counting Semaphore) Counting Semaphore (Binary Semaphore) ہا دو نوع ہیں ایسا سیمافور کو جو اپنے حالت کا گزینہ کر سکے *

جس کی نیز Source code میں Signal, wait کو بکار بھیج سکتے ہیں اسی کا سوندھ کر جسے خرچاں ایسا کر سکے گا اسے گھردار کہا جائے گا *

نیکی / نیکی

سیمافور کو جو اپنے حالت کا گزینہ کر سکے اسی کو Priority Semaphores کہا جائے گا *

موقعاً دار (Deadlock) (Priority inversion) طے احوالیہ کا کامیابی سے Starvation

LIFO, FIFO زمانی ترتیب و اولویت را بخاتم کر رہا ہے . ملک نوابی starvation *

ایرانی کامیابی کو نہیں بخاتم کر سکتے ہیں اسی وجہ پر ایسا ویڈیو سیویٹ اپنے نہیں

لے سکتے اور ایسا کامیابی کو نہیں بخاتم کر سکتے ہیں اسی وجہ پر ایسا دعمند حوالہ

$L(R) < M < H(R)$ ایسا اولویتیں ایسا کامیابی کو نہیں بخاتم کر سکتے ہیں اسی وجہ پر ایسا دعمند حوالہ

این process کو Process پاسنچاہ کر سکتے ہیں اسی وجہ پر ایسا دعمند حوالہ

کامیابی کو نہیں بخاتم کر سکتے ہیں اسی وجہ پر ایسا دعمند حوالہ

in حلول as مابين راحف و . قاعدها ٦ Deadlock *

readers_writers -> bounded buffer (ii) : classic synchronization problems *

dining_philosophers (iii)

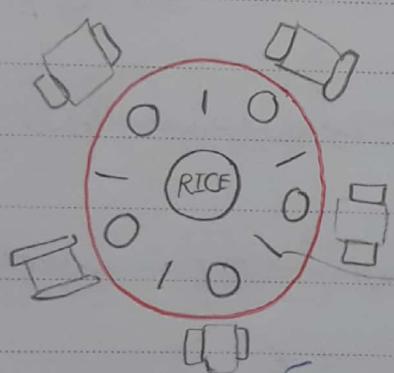
New test (i) : ينبع خصوصيات راتجحه من قواعد ملائمه . قواعد ملائمه .

buffer (ii) : producer : full (iii) empty (iv)

وقت خارج من الممكن ملائمه . (إذا تم دراسة)

processor on قياسها : empty *

كم ازوال ورقة دائرة في Consumer *



مقدمة نسخه عاصفة ضد

المحظوظ

لينجور فصلهم لينجورها من حيث تعيين قيم من قواعد ملائمه

new semaphore (ii) : بحسب ملائمه . new semaphore (iii) : بحسب ملائمه . new semaphore (iv) : بحسب ملائمه *

new semaphore (v) : بحسب ملائمه . new semaphore (vi) : بحسب ملائمه . new semaphore (vii) : بحسب ملائمه .

فرق دلوك DeLock و دلوك ديلوك DeLock violates دلوك مجموع

بروتوكولSemaphore اسهامات ممكناً وابعاد المربع من سوالSemaphore

read و write في read / write في سطر دلوك دلوك readers-writers

لأنه يمثل دلوك Database connect بـ Database

حيث صنف دلوك write ، read ابتداء و لكن بالعكس لكونه دلوك

ان دلوكSemaphore يمثل دلوك

أولاً دلوك read ، ثانياً دلوك write ، ثالثاً دلوك read ، رابعاً دلوك write

و دلوك read ، ثالثاً دلوك write ، رابعاً دلوك read

لأنه دلوك read ، ثالثاً دلوك write ، رابعاً دلوك read

لأنه دلوك write ، ثالثاً دلوك read ، رابعاً دلوك write

وهو يتحكم في المدخلات والمخرجات من المراقب

Condition unreas

Monitor نام مایکروپریس وارد کنود و پیغ راهنمایی همراه باش

نحویں فریں ہے سیکیور سیمافور کو اسی Monitor کی

physiologic Monitor

ارسی نوک / میکرو نوردرایور مالٹی پرینتر Monitor

wait / 2016 is Java's own implementation of Semaphore that wait *

• curl blocking & i wait *

· Curi nonblocking gū-signal*

در درجه ایجاد مراقبت از مکانیزم های مخصوص

Monitors starvation will in deadlock *

→ develop & monitor bounded buffer

• provides openMP directive unbuffer

processes تا time CPU : حینی سینے قبض اسوسیتی مخصوصیم و رایجی تا time داری

زمان بندی درستون

برای این ~ خواهی از این تا به قاعده هم نهاد

Thread از زمان بندی، سینه ها ۱۲) زمان بندی فرآیند ها را، نفعه خود را درستون

اسع طبقاً است و process تا thread هم مقدار است

CPU burst زمان بندی CPU امیرخواهی

IO burst زمان بندی IO امیرخواهی

epuburst زمان بندی برای IOburst و CPUburst

CPU burst curve عواده ای این باره

برای برنامه رایج صورتی که این تا CPU بین ۰ و ۱۰۰٪ می باشد

نمودار CPU burst curve این نمودار این در خود

روانه ۷۸ بودن بعد از این ~ CPU نیازمند است

نیازمندی ready queue

نحوه من انتظار FIFO و هو نوتيه *

نحوه من انتظار new قائم ، U3

→ New Exit , new in long term *

Running في ready في short term scheduling *

running ~ switch process في wait() أو interrupt ، CPU في الملاحة *

(ready state) running ~ switch process في waiting state ~ 0%
(IO request, wait())

~ terminate one process

(waiting ~ switch process في
(ready state (completion of IO))

· Cpu primitives دينج، non primitive ، دينج، دينج، دينج، دينج

· Cpu nonprimitives windows3.1 في ملء

in prentive في ملء

Dispatcher في نسخة OS معنون او معنون

in context switch

· Cpu Dispatcher في OS

ج) خواصیم طراحی شده (پیشنهاد و آن، انتزاعیهای تباری) برای این امور معمولی است.

تلزیخ این دستورات ممکن است در کامپیوٹر قدرتی: ۱) کمپیووت (CPU utilization)

busy مفید نیست و در دلیل این داشتن وعده ۹۰٪ (نهندریت) می‌باشد.

نر (Throughput) میں کم نر (Throughput) میں کم

Waiting in queue to get memory. Terminating in newstate; Turnaround time (P)
(to get memory, IO, CPU), running in CPU, doing IO

ready queue \rightarrow ~~some ready processes~~ waiting time (S)

از دستگاه Response time (ردیابی) میتوان برای این کارکرد استفاده کرد.

حکیمین اورمیه (سورین) (سیلیک) پر، اندھا را بزرگ کردند.

Minimum response time \rightarrow $t_{min} = \frac{1}{f}$ \rightarrow $t_{min} = \frac{1}{1000} = 1 \mu\text{s}$

CPU چیزی را که باید پاسخ دهد را در میان f_1 , f_2 , f_3 , f_4 , f_5 انتخاب می کند و پاسخ مورد نظر را با آن رمزگشایی می کند.

improves CPU utilization by interleaving memory access.

۹۷/۸/۲۲

* اولین اسی - غیر اولین اسی - پایه را باز خواهد بود FIFO و اولین اسی را خواهد بود Simple استادی

دستش زمان انتقادی شیوه انتقادی است درین انتقادی خواسته باز خود را بخواهد داشت

* اولین حدی را خواهد بود FIFO درین میان اینها نعل انتقادی خواهد داشت.

کمترین انتقادی FIFO

* تابعی بر FIFO، میان بین آن بین مدار زمان انتقاد را با معنی و مفعولی افزایش دوچندان

کمترین انتقادی Convoy effect میان طبقه کوتاه و طبقه طویل

Throughput تعداد کارهای کاربردی

* باید این زمان انتقاد را کمتر بگیری و همین سریعترین سریعترین (اقل نوبات زمان)

shortest-next CPU burst

shortest-job-first scheduling (اقل نوبات زمان)

* تابعی بر این انتقادی (shortest-job-first) optimal (کمین انتقادی)

این انتقادی را میتوان حل از پردازش بدی CPU burst

* اولین انتقادی این قدری قائم نیست

پیش از درست های تکین برای سی دی است (طمثیل و طیور گیری)

cpu burst یا طیور گیری: T_{n+1} ، epburst: t_n

برای کمینه کردن خودرویی α باید برای مسافت α از t_n خودرویی باشد

$$T_{n+1} = \alpha t_n + (1-\alpha) T_n \quad \alpha = \frac{1}{2}$$

shortest remaining first time / remain / remain فوچنی / خوبی خودرویی

، varying arrival time concept \Rightarrow SJF / preemptive

ارزیخانی / preemption / تجزیه و تحلیل کنیم

امرار (SJF) / خوش ریتمی این امداد را در تابعیت چن کاری

روشی SJF از priority scheduling

نیازمند number of process / number of priority

nonpreemptive / preemptive / priority

ارزیخانی / مصلحت های priority

راحت این مدل است / حل عمر را می باید و رکھا

بررسی نمودارburst time و این نمودار را sort و shortest job first *

(زمان انتظار بین میان روزگارها) \rightarrow convoy effect و priority scheduling *

بررسی نمودار Time quantum \sim (Round) Robin (بررسی نمودار جریان) *

کواسنجری دلخواهی برای کامپیوتر دارند این اتفاق *

over head time \rightarrow این اتفاق در هر تغییر این اتفاق switch *

FIFO نمودار \rightarrow این اتفاق در هر قطعه کار دارد Time quantum *

small Time quantum *

دوست نظر نمودار معمولی برای این نمودار *

بررسی نمودار هر کدامیکی دارد Time quantum *

بررسی نمودار \rightarrow این اتفاق در هر قطعه کار دارد Time quantum *

بررسی نمودار \rightarrow این اتفاق در هر قطعه کار دارد Time quantum *

چنین نمودار \rightarrow این اتفاق در هر قطعه کار دارد Time quantum *

non preemptive و - دار. این نمودار \rightarrow round robin priority

امکان محدودیت دارد multilevel feedback queue

نحوه انتخاب کاربردی بسته و معین قطعاً این جایز است.

اگرچه افزارهای دارای CPU باشند
multi processor scheduling

load time، reuse، CPU، روش ایجاد، درست، multiple processor scheduling

استفاده از این انتخاب کاربردی بسته به این روش ایجاد شده است.

جهت این انتخاب کاربردی بسته به این روش ایجاد شده است.

ویژگی سود عیاری CPU استفاده از این انتخاب کاربردی بسته به این روش ایجاد شده است.

برای run، Kernel و CPU این انتخاب کاربردی بسته به این روش ایجاد شده است.

برای processorAMP، نظریه share و data structure این انتخاب کاربردی بسته به این روش ایجاد شده است.

برای (SMP) روش ایجاد شده است.

در ready queue

ویژگی private و common این انتخاب کاربردی بسته به این روش ایجاد شده است.

move، insert، run، Kernel و CPU این انتخاب کاربردی بسته به این روش ایجاد شده است.

میں نہ ہے ہماری رسم

- global ready queue - common to job scheduling, not ready queue

global \rightarrow globally

الآن نعمmiss up in hitrate overloads CPU

Cache miss handles, org cache یعنی miss در CPU است

جیرو سرعت انتراستن می‌داند

processor user process ویرجین

دوسن سیسی ای سپو افتخار نهادن کیوناهم بخشن دارتم که تو بود روکاروں

miss . این تراویری اول اینها عنوان و فرآورده hit های اطلاعاتی را درprocessor affinity in,

time-based scheduling, weight balancing, load balancing, processor affinity, etc.

Micropartitioning (soft affinity) (hard affinity), processor affinity *

soft hard بين processor processor

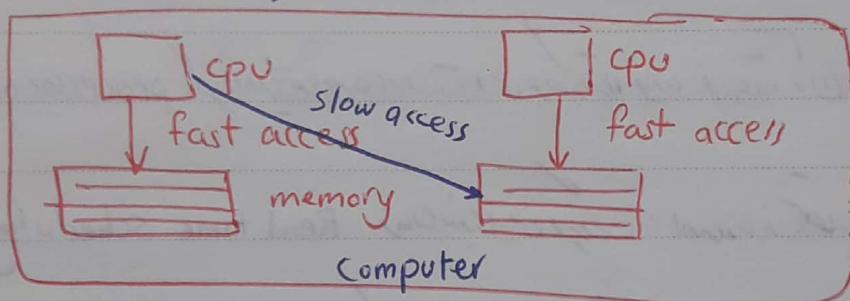
main memory دو تا هاست دارند اما در زیر رانده اند اهدافه Memory

in main Memory ~ ~

non uniform memory access (none uniform memory access) NUMA

in memory ها را در سایر bank دارند وقتی دسترسی به وقوع CPU ها متفاوت است

که هر کدامیکی از CPU ها با خود یکی از memory bank های خاص خود را داشته باشند



امنیت CPU مستقر است

و CPU utilization بین فریزان نیز در SMP است

pull migration (push migration) load balancing

pull migration task push migration task

CPU process

نحوه اینجاست که چند پردازنده را در یک پردازنده می‌سازیم
multicore processor *

برای اینکه چند پردازنده را در یک پردازنده داشته باشیم

Time is multi processorی نیز multicore یعنی *

و Support ۱۰۰ CPU هر چیزی که Thread باشد E&T ultraSPARC T3 CPU

Individual core ، Intel Itaniumme *

ویژگی multi clock یعنی چند پردازنده ای داریم و یک Switch

اینها بین پردازنده های خود را جدا نمی کنند اما برای Processor affinity

Scheduling یا task scheduling: یعنی چند پردازنده ای داریم و یک Real time scheduling

اینها بین پردازنده های خود را جدا نمی کنند اما برای Processor affinity

deadline یعنی چند پردازنده ای داریم و یک Real time scheduling

اینها بین پردازنده های خود را جدا نمی کنند اما برای Processor affinity

و یک Real time scheduling

و یک real time ATM model

In real time ~~un~~paid (un)reservations Reservation ~~no~~ ~~for~~ *

in real time & Brake-by-wire fly-by-wire & steer-by-wire \approx no fail *

کاربرد زنگ و سیم برای کنترل خودرو با فرمان مکانیکی

مخطوطة فرانزiska روث سيدنی هالن و ابن درهم، ۱۸۷۴ خ هجری و معاصر

* میزان راه که همانزیرات را همچو زن و مرد می خواهد باید بصری خواهد بود

in Real Time producing Brake-by-wire Unit

سُقُونَ وَبِكَلْمَةٍ وَمَنْ تَوَسَّلَ بِهِ فَمُؤْمِنٌ بِهِ

جیزیروکسٹریتی (reliability) اور جیزیروکسٹریتی (validity)

Hard realtime (P)
System

Soft real-time (i. \bar{W}_m) vs Real time systems

* soft deadline نهار و امدادهای از قبیل محدوده زمانی

• Total period \leq deadline in Ch; The slack time *

info real time system response, event E first occurs in 0.1s; On event latency *

→ User sees ABS → event latency increases with *

~~in~~ ^{go} Dispatch ~~with~~ context switch ~~in~~ ^{for} *

Preemptive scheduling with preemption Dispatch latency

• $t \leq d \leq p$ \rightarrow missed deadline if task \rightarrow task \rightarrow Release, *

- Dep Rate : $\frac{1}{P \rightarrow}$ period *

$$\text{avg CPU utilization} : \frac{t}{P}$$

in Rate monotonic scheduling Explain *

This period January's deadline will be *

- Cisco CPU utilization usage / CPU utilization *

نحوی ملک عوامی / جلسات پردازشی و تحقیقاتی

With feasibility based scheduling we can increase CPU utilization.

اُس کیا نہ ادا شے تریخ میں infeasible ہے۔ *

مدة انتظار ساقط (miss) * Deadline وحدة *

period CPU burst time

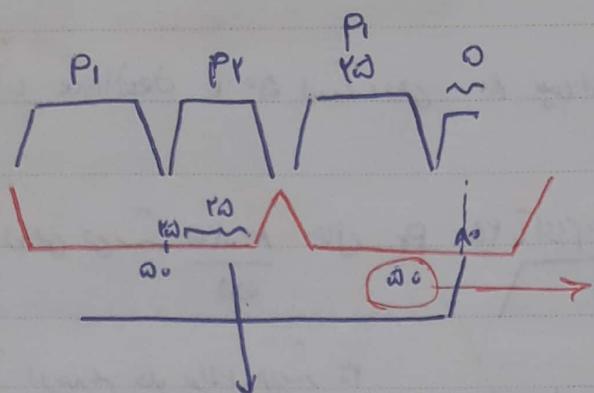
$$\begin{aligned} & \text{Q}_1 \quad r_1 \\ & \text{Q}_2 \quad r_2 \\ & \text{Q}_3 \quad r_3 \end{aligned}$$

$$U = \frac{r_1}{\Delta t} = \frac{1}{1} = 1.0$$

$$U = \frac{r_2}{\Delta t} = \frac{1}{1} = 1.0$$

$$U = \frac{r_3}{\Delta t} = \frac{1}{1} = 1.0$$

$$\left. \begin{array}{l} \text{total} = 1.0 \\ \text{total} = 1.0 \\ \text{total} = 1.0 \end{array} \right\} \text{total} = 1.0$$



برای این دو روش کمتر کار است

در این دو روش انجام هر سورس برای period دو نوع فرآیند

با زمان متوسط و مدار آن P_i نسبت به r_i قواعد اجرای

و صون محدودیت تا زمان U_i period باشد

تصویر کمتر کار است

برای

RM / FCFS / CPU utilization

$$U_{max}(N) = N(2^{\frac{1}{N}} - 1)$$

$$N=1 \rightarrow U(1) = 100\%$$

$$N=2 \rightarrow U(2) = 88\%$$

و در مثال بالا حین $N=3$ $U_{max} = 72.6\%$

* بارهی این سیستم در این دو روش ممکن است feasible باشد

این ایجاد کردن CPU utilization و deadline برای rate monitoring است *

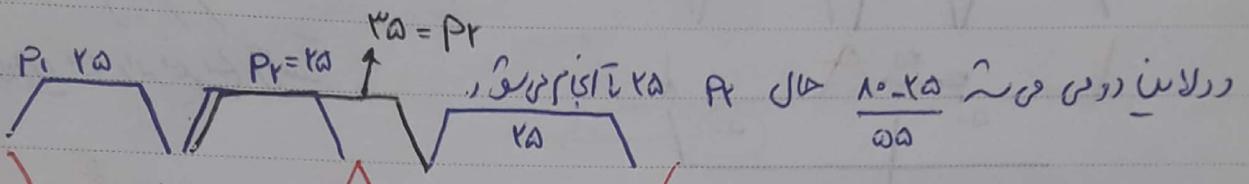
این ایجاد کردن deadline است این ایجاد کردن است *

period burst

P_1	ω_1	γ_1
P_2	ω_2	γ_2

حل مثال قبل با روشن EDF *

اگر فاصله بین deadline و دویم دویم دویم است درین ۱۰ پس از این ایجاد میشود



حل مثال اول درین حلول مثال است *

حل مثال ایجاد کردن P1 ایجاد شود

چون مثال $\omega_1 = P_1$ است

نتیجه سود EDF واب را

* زمانی از کجا این ممکن است راه را نمایم.

کل زمان را به ترتیب همراه با هم میگیریم scheduling *

NLT کمترین مدت زمانی که میتواند کار را انجام داده باشد

(Deterministic modeling)

* پس از این روشن ایجاد کردن از مثال است این بقیه از نتیجه ایجاد میگیریم.

داریم که برآست Sampling ۱۲ سی دسی و delay را نیز میگیریم

اہل رہم، اس قادیت کی راستہ / Queuing models / از دین کا راستہ / اس قادیت

n = average queue length

w = average waiting time in queue.

λ = average arrival rate into queue

$$\text{نیک اسکار} \times \text{نیک درر} = \text{ٹل صاف بار} \quad n = \lambda \times w$$

نیخ زد کارو سفید میتواند

* تهادی این راه حل صفت است و سخن‌گذاری می‌کند این فرایند همانند دو افرادی که می‌خواهند یک مورد را بررسی کنند.

الله يحيى

روشی برای ایجاد مدلی از سیستم است که بازگیری task نمایند و آنها را در شبیه‌سازی (simulation) بررسی کنند.

اس درس حین از دنیای ولادت دره سپ خوبست د input را آن وارد کنید.

وَسَارَتْ اِنْتِرْفَيْسُورِيَّةُ الْمُهَاجِرَاتِ بِالْعَدْدِ الْكَثِيرِ وَالْمُهَاجِرَاتِ بِالْعَدْدِ الْكَثِيرِ .

که در آن اینجا و همچویی این است که در میانی واقع است که نیز که این است که باشد زمانی میعنی و لغتی

لیکن ای دنیا حال می‌باشد. حتی روسی هم سینمازی ارزفت طرفی بخود رانندگان بسیار کثیر است.

بچوکی رینیاں واہس و 70% آن بارے سٹاھوں بارے ایک نئی فریڈنیاں بیرون واسی عنصر سدھے نہ مانیاں

نئم و اون سیکلر و . حما Scheduling هایتہ جو عملی حرکتی عومند نه و دینی مه اور است

بیکاری میگیرد و بعدها این را درست نمایند.

* جراحتیک در دلlock هم اسید نسبت هر وقت که یک مرد مبتلا به آن باشد و از سیر علت ندارد

(الثانية) شفاعة درن وبرد عصبية (الثالثة) نقص التغذية (Starvation)

سیاه هم چهار و نیم بیوند.

دسته از راه هایی که درون آن ها شرخورده در اندیشیدن Dedlock است.

الخواص المعنوية دراسة الموارد المعرفية ومتغيرات القدرة على التعلم

امم متحدة انتشاراً من سباق الدوحة

* نسلوف های کسی از deadlock است

ئىم دەدلاك بىرىنچىنىڭ ئەم الارسا تىلىنىڭ دەدلاكى : پىلەر *

Hold and wait Mutual exclusion Deadlock

wait
-
cripple NO preemption or preemption on request lavor (13)

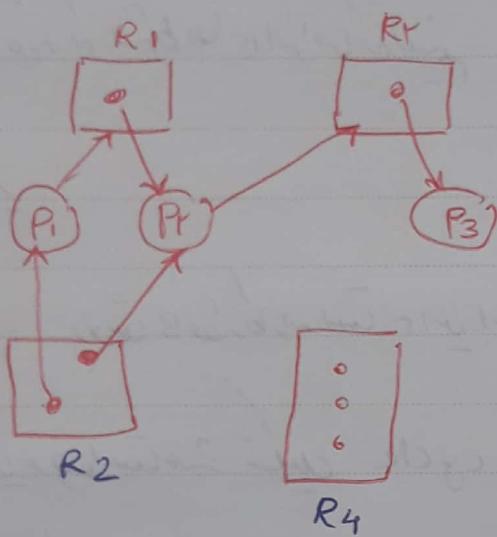
• Civil preemption (as well)

* درینجا دستور مدل در این آوردن را زیرخط نمایم / Deadlock

را میتوان با سراف مدل کرد.

Resource type R_1, R_2, \dots دارای نوع - خواصی هستند، R_1, R_2, \dots دارای نوع - خواصی هستند، R_1, R_2, \dots دارای نوع - خواصی هستند.

use و بلکه request و بلکه release هستند.



* سراف تفاهه میگیرد

* این همان مدلی است که درینجا بخواهیم دید / Deadlock

دور از این مدلی نیست که درینجا در مورد دستور دوست

* کافی است و سرچیم

* اگر دور نداشته باشیم نیازم Deadlock

* اگر همچنانچه حال حی خواهد بود / Deadlock

1) prevent or avoid deadlock عمر زاده *

31. Detect & recover deadlocks.

⁴ Do nothing: ostrich algorithm . job is big & user *

* درسته چیز نه روند خواسته است، که reset شود.

وَمُعَذِّبٌ لِّمَنْ يَرِيدُ
وَمُنْهَى لِمَنْ يَرِيدُ
 $P \rightarrow q$ $\neg P \vee q$ از راه بگیر و راه prevent *

مِنْ كُلِّ شَيْءٍ

روشی غلط را نه است ازین است / به ازای هر رخواست حتماً قبل از تبرز جذب avoid

دستگاه ریاضیاتی رکوردم را در فروردین ۱۳۹۷ ایجاد کرد.

در درس دهم به خوشنی معرفت و ساخته، راجح نمایند. و پیش از متن را معنی و عمل مینمایند.

* روئیه رفع نسبت برخوبی اول مارکتینگ تغییر کرده خوب دویس از رکاچ ایند هوسک را با برخیزید

skip cycle المراد, overhead

* بخوبی over need از مفهوم و لسانی

* در دروس Time out میزبان و میزبان بزرگ همین و چون نایم خوش و بدگاه خودش را از دست داده