# دانشکده مهندسی کامیبوتر

## بسمه تعالى

# تمرین شماره یک، درس سیستمهای عامل



# نیمسال اول ۹۸-۹۸

#### مهلت تحویل ساعت ۵۵:۲۳ روز ۱۳۹۷/۰۷/۱۳

۱- به طور کلی به نظر شما در سیستمهایی که ماژول DMA دارند، دسترسی DMA به حافظه اصلی اولویت بالاتری دارد یا دسترسی پردازنده به حافظه اصلی ؟ چرا؟

۲ - روشهای انتقال ورودی اخروجی را توضیح دهید.

الف) Programmed I/O

ب) Interrupt driven I/O

DMA (ج

۳- دو راه حل وقفههای تودرتو (Multiple Interrupts) را شرح دهید.

۴- ویژگیهای انواع سیستمهای چند پردازندهای را شرح دهید.

الف) SISD

ب) SIMD

MISD (ج

د) MIMD

۵- در مورد عملیات مود دوگانه (مود هسته و مود کاربر) توضیح دهید. چه نوع دستوراتی باید در مود هسته اجرا شوند؟

۶- برای وقفههای نرمافزاری و سختافزاری مثال بزنید.

پایان

## لطفا نکات زیر را در نظر بگیرید.

۱- تمرینات را به صورت انفرادی انجام دهید.

۲- پاسخهای خود رابا کیفیت مناسب و خوانا اسکن کرده و یا تایپ شده به صورت یک فایل ۲- درآورید و با نام HW1\_StudentNumber.pdf ارسال کنید.

۳- تمیزی و خوانایی پاسخ تمرینات از اهمیت بالایی برخوردار است.

۴- اشکالات خــود را می تــوانید از طــریق ایمیل <u>fatemeh.ghezloo@gmail.com</u> یا inaderi268@gmail.com بپرسید.

۵- مهلت تحویل تمرین ساعت ۵۵:۲۳ جمعه ۱۳ مهر ۹۷ میباشد.

موفق باشيد