



Miniprojekt Schaltungsentwurf: Organisatorisches zur Durchführung im WS 13/14

- Aktuelle Informationen und alle Unterlagen (Umdruck, Datenblätter) sind zu finden im Stud.IP unter der Veranstaltung
Miniprojekt: Schaltungsentwurf
- Kontaktdaten
 - o Michael Kärgel (IMS / EA: Raum 407)
Michael.Kaergel@ims.uni-hannover.de
Tel.: 762-19657
 - o Marcel Hüer
Marcel.Hueer@ims.uni-hannover.de
 - o Ulf-Patrick Blum
Ulf-Patrick.Blum@ims.uni-hannover.de
- Kernzeitraum für die Durchführung
23.10.2013 bis 4.12.2013
18.12.2013 bis 29.01.2014
- Erwartete Leistungen
 - o Erfolgreiche Bearbeitung der Vorbereitungsaufgaben (im Umdruck Anhang C.1.1 bis C.1.7 jeweils der erste Punkt)
 - o Projektplanung, Erreichen der Quality Gates (QG)
 - o Terminabsprache, Gruppenarbeit
 - o Ergebnis: Funktionsfähiger Platinenentwurf
 - o Abschlusspräsentation
- Arbeitsumgebung
 - o Zugang zu Rechnern mit Tools für die Simulation und den Platinenentwurf selbstständig in den Räumen R424 und R428
 - o Zugang zum Institut während der Geschäftszeiten (auch ohne Betreuer oder Hilfskräfte)
 - o Zugang zur Werkstatt in Begleitung eines Betreuers oder Hilfskraft
 - o Simulator: Quite Universal Circuit Simulator (QUCS)
<http://qucs.sourceforge.net>
 - o Platinenentwurf: Eagle
<http://www.cadsoft.de>
 - o Präsentation: MS Powerpoint 2010
- Besonderheiten
Die Platine kann optional gefertigt werden und bestückt mit nach Hause genommen werden