

<b>acum</b>	uno de los acumuladores: AX o AL.
<b>reg</b>	cualquiera de los registros
<b>segreg</b>	uno de los registros de segmento
<b>r/m</b>	uno de los operandos generales: registro, memoria, basado, indexado o basado- indexado
<b>inmed</b>	constante o símbolo de 8 o 16 bits
<b>mem</b>	un operando de memoria: símbolo, etiqueta, variable.
<b>etiqueta</b>	etiqueta de instrucciones.
<b>src</b>	fuelle en operaciones de cadena
<b>dest</b>	destino en operaciones de cadena.

Tipo	INSTRUCCION	QUE HACE	OPCIONES DE PARAMETROS
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	ADC acum, inmed	Suma con acarreo.	r/m,inmed r/m, reg reg, r/m
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	ADD acum,inmed	Suma	acum,inmed r/m,inmed r/m, reg reg, r/m
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF)	AND acum,inmed .	Operación AND a nivel bit	r/m,inmed r/m, reg reg, r/m

Transferencia de control	CALL etiqueta	Llamado.	r/m
Intrucciones de control de procesadores	CLC	Limpia bandera de acarreo.	
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	CMP acum,inmed	Comparación	r/m,inmed r/m, reg reg, r/m
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	DEC r/m	Decremento.	reg
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	DIV r/m	División.	
Intrucciones de control de procesadores	HLT	Alto.	
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	IDIV r/m	División entera.	
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	IMUL r/m	Mutiplicación entera.	
	IN accum,inmed	Entrada desde puerto.	acum, DX
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	INC r/m	Incremento.	reg
Transferencia de datos (no efactan Flags)	INT inmed	Interrupción0-255.	
Transferencia de control	JMP etiqueta	Brinco incondicional.	r/m
Salto condicional aritmetico ( usar despues de CMP)	J(condición)etiqueta	Salta de acuerdo a una condicion	Brinca de acuerdo a las condiciones: A (arriba), AE (arriba o igual), B (siguiente), BE (siguiente o igual), C(acarreo), CXZ (CX en cero), E (igual), G (mayor), GE (mayor o igual), L (menor), LE (menor o igual), NA (no anterior), NAE (no anterior o igual), NB (no siguiente), NBE(no siguiente o igual), NC (no acarreo), NE (no igual), NG(no mayor), NGE (no mayor o igual), NL (no menor), NLE (no menor o igual), NO(no sobreflujo), NP (no paridad), NS (no signo), NZ (no cero), O(sobreflujo), P (paridad),

			PE(paridad par), PO (paridad impar), S (signo), Z (cero).
Transferencia de datos (no afectan Flags)	LEA r/m	Carga la dirección.	
Salto condicional que usa CX como contador	LOOP etiqueta	Ciclo.	
Salto condicional que usa CX como contador	LOOPE etiqueta	Ciclo mientras igual	
Salto condicional que usa CX como contador	LOOPNE etiqueta	Ciclo mientras no igual	
Salto condicional que usa CX como contador	LOOPNZ etiqueta	Ciclo mientras no cero	
Salto condicional que usa CX como contador	LOOPZ etiqueta	Ciclo mientras cero	
Transferencia de datos (no afectan Flags)	MOV acum,mem	Mueve un valor del segundo al primer operando	r/m,inmed mem, acum r/m, reg r/m,segreg reg, inmed reg,r/m segreg,r/m
Manipulación de cadenas	MOVSB	Mueve cadena byte por byte.	
Aritméticas (afectan los flags: AF - CF - OF - PF - SF - ZF)	MUL r/m	Multiplicación.	
Aritméticas (afectan los flags: AF - CF - OF - PF - SF - ZF)	NEG r/m	Niega(complemento a 2).	
Instrucciones de control de procesador	NOP	Operación ociosa.	

Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	NOT r/m	Invierte valores de bits (complemento a 1).	
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	OR acum, inmed	Operación OR a nivel de bit.	r/m,inmed  r/m, reg reg,r/m
Transferencia de datos (no efactan Flags)	POP r/m	Recupera valor de la pila.	reg segreg
	POPF	Recupera banderas.	
Transferencia de datos (no efactan Flags)	PUSH r/m	Guarda valor en la pila.	reg segreg
Transferencia de datos (no efactan Flags)	PUSHF	Guarda banderas.	
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	RCL r/m,1	Rotación a la izquierda con acarreo.	r/m,CL
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	RCR r/m, 1	Rotación a la derecha con acarreo.	r/m, CL
Transferencia de control	RET [inmed]	Regresa después de recuperar bytes de la pila.	
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	ROL r/m,1	Rotación a la izquierda.	r/m, CL
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	ROR r/m,1	Rotación a la derecha.	r/m, CL
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	SAL r/m, 1	Desplazamiento aritmético a la izquierda.	r/m, CL
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	SAR r/m, 1	Desplazamiento aritmético a la derecha.	r/m, CL
Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	SBB acum, inmed	Substracción con acarreo.	r/m,inmed  r/m, reg reg,r/m
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	SHL r/m, 1	Desplazamiento a la izquierda.	r/m, CL
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	SHR r/m, 1	Desplazamiento a la derecha.	r/m, CL

Aritmeticas (afectan los flags: AF - CF - OF - PF - SF - ZF	SUB accum, inmed	Substracción.	r/m,inmed r/m, reg reg,r/m
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	TEST acum, inmed	Comparación.	r/m,inmed r/m, reg reg,r/m
Intrucciones de control de procesadores	WAIT	Aguarda.	
Transferencia de datos (no efactan Flags)	XCHG acum, reg	Intercambio.	r/m,inmed r/m, reg reg,r/m
Transferencia de datos (no efactan Flags)	XLAT Traduce.		
Logicas (afectan los flags: AF - CF - OF - PF - SF - ZF	XOR acum, reg	Operación XOR a nivel bit.	r/m,inmed r/m, reg reg,r/m