



UNIVERSITAT POLITÈCNICA DE CATALUNYA
BARCELONATECH
Escola d'Enginyeria de Barcelona Est

TRABAJO DE FINAL DE GRADO

GRADO EN INGENIERÍA ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA

VOLUMEN I: MEMORIA

Diseño e implementación de un inversor trifásico dual para tracción eléctrica

Autor:

David Redondo

Director:

Prof. Alfonso Conesa Roca

Convocatoria: Junio 2024



Resumen

Este Trabajo de Final de Grado se enfoca en el diseño y prototipado de un inversor trifásico dual de 80 kW (2x40 kW) y 600 V con control vectorial (FOC) para PMSMs (motores síncronos de imanes permanentes). Este inversor bidireccional busca ser una solución compacta y de alto rendimiento para aplicaciones de tracción eléctrica en vehículos de Formula Student.

El proyecto tiene la intención de alcanzar altas densidades de potencia, lo que implica la implementación de tecnologías de vanguardia como los semiconductores de carburo de silicio (SiC), el uso de materiales compuestos y la aplicación de técnicas de fabricación aditiva. Se trabajará para alcanzar estos objetivos mediante un diseño que tenga en cuenta la correcta gestión térmica, la disposición eficiente de los componentes, la selección adecuada de cableado y conectores, entre otros aspectos fundamentales.

Además, el código del inversor implementa un lazo de control de par que permite trabajar en la región de debilitamiento de campo, además de optimizar el paso por la zona de baja fuerza contraelectromotriz. El control eficiente de la máquina eléctrica permite extraer al máximo toda su potencia en un rango muy grande de velocidades, llegando de forma segura a sus límites.

Abstract

This Bachelor's Thesis delves into the design and prototyping of an 80 kW dual three-phase inverter (2x40 kW) operating at 600 V, equipped with field-oriented vector control (FOC) tailored for PMSMs (Permanent Magnet Synchronous Motors). This bidirectional inverter aims to serve as a compact, high-performance solution tailored for electric traction applications in Formula Student vehicles.

The project aims to achieve remarkable power densities, necessitating the incorporation of state-of-the-art technologies like silicon carbide (SiC) semiconductors, along with the utilization of composite materials and additive manufacturing techniques. These endeavors are geared towards realizing a design that meticulously addresses thermal management, efficient component arrangement, optimal wiring and connector selection, among other pivotal considerations.

Moreover, the inverter's code is engineered to feature a torque control loop enabling operation within the field weakening region, while also optimizing trajectory across the low back electromotive force zone. By ensuring efficient control of the electric machine, the system maximizes power extraction across a broad spectrum of speeds, safely pushing its operational limits.

Agradecimientos

A mi familia y amistades, de quien siempre recibí el apoyo que necesitaba, a mi tutor Alfonso Conesa, por los muy necesarios consejos, al CITCEA-UPC, por todo el apoyo técnico y a e-Tech Racing y las personas que lo forman por hacer de un taller un hogar.

Glosario

1D One-Dimensional — Unidimensional

2D Two-Dimensional — Bidimensional

3D Three-Dimensional — Tridimensional

AC Alternating Current — Corriente alterna

BEMF Back Electromotive Force — Fuerza contra-electromotriz

CS Constant Speed — Velocidad constante

CT Constant Torque — Par constante

CVL Current and Voltage Limits — Límites de corriente y voltaje

DC Direct Current — Corriente continua

DTC Direct Torque Control — Control de par directo

ECU Electronic Control Unit — Unidad de control electrónico

EM Electric Machine — Máquina eléctrica

EMI Electromagnetic Interference — Interferencia electromagnética

EMR Energetic Macroscopic Representation — Representación macroscópica de la energía

EV Electric Vehicle — Vehículo eléctrico

FOC Field Oriented Control — Control orientado al campo

FW Flux Weakening — Debilitamiento del flujo

GaN Gallium Nitride — Nitruro de galio

HW Hardware — Hardware

I Integral — Integral

ICE Internal Combustion Engine — Motor de combustión interna

IGBT Insulated Gate Bipolar Transistor — Transistor Bipolar de Puerta Aislada

IM Induction Machine — Máquina de inducción

IPMSM Interior Permanent Magnet Synchronous Machine — Máquina síncrona de imanes permanentes interiores

LBEMF Low Back Electromotive Force — Baja fuerza contra-electromotriz

LPF Low-Pass Filter — Filtro pasa-bajos

LUT Look-Up Table — Tabla de búsqueda

MOSFET Metal Oxide Semiconductor Field-Effect Transistor — Transistor de efecto de campo semiconductor de óxido metálico

MTPA Maximum Torque Per Ampere — Par máximo por amperio

MTPV Maximum Torque Per Volt — Par máximo por voltio

NPC Neutral Point Clamped — Punto neutro fijado

PI Proportional-Integral — Proporcional-Integral

PID Proportional-Integral-Derivative — Proporcional-Integral-Derivativo

PLL Phase-Locked Loop — Lazo de fase bloqueada

PMSM Permanent Magnet Synchronous Machine — Máquina síncrona de imanes permanentes

PWM Pulse Width Modulation — Modulación de ancho de pulso

RMS Root Mean Square — Media cuadrática

Si Silicon — Silicio

SiC Silicon Carbide — Carburo de silicio

SoC State of Charge — Estado de carga

SPMSM Surface Permanent Magnet Synchronous Machine — Máquina síncrona de imanes permanentes superficiales

SPWM Sinusoidal Pulse Width Modulation — Modulación de ancho de pulso sinusoidal

SVPWM Space Vector PWM — PWM por vector espacial

SW Software — Software

T-NPC T-type Neutral Point Clamped — Punto neutro fijado tipo T

THD Total Harmonic Distortion — Distorsión armónica total

VSI Voltage Source Inverter — Inversor de fuente de voltaje

WBG Wide Bandgap — Banda prohibida ancha

Índice general

1. Introducción y prefacio	8
2. Objetivos	10
3. Estado del Arte	11
4. Metodología	12
5. Desarrollo	14
5.1. Modelo matemático del PMSM	14
5.1.1. Marco de referencia estático	14
5.1.2. Representación en el espacio vectorial	14
5.1.3. Transformadas	15
Transformada de Clarke ortonormal	16
Transformada de Clarke de Amplitud Constante	17
Transformada de Park	18
5.1.4. Marco de referencia rotatorio	19
5.1.5. Curvas características del PMSM	22
Curva de par-velocidad y potencia-velocidad	22
CLC (Círculo de límite de corriente)	23
TH (Hipérbolas de par)	24
VLE (Elipses de límite de voltaje)	25
5.2. Control del PMSM en el espacio d-q	27
5.2.1. Trayectorias de control	27
MTPA (Máximo Par por Amperio)	27
CTC (Curva de Torque Constante)	28
MTPV (Máximo Par por Voltio)	29
CVL (Límites de Corriente y Voltaje)	30
5.2.2. Diseño y simulación del control	32
EMR (Representación macroscópica energética)	32
Lazos de corriente y modelo promediado del inversor	33
Implementación de las trayectorias de control	36
Modelo conmutado	39
5.3. <i>Hardware</i>	46
5.3.1. Requisitos y pre-concepto	46
Potencia	46
Velocidad	48
Normativa	49
Resumen de Requisitos de <i>Hardware</i>	52
Requisitos Adicionales	53
Boceto del empaquetado	53
5.3.2. Topología y concepto	55
5.3.3. Semiconductores	57

Tecnología de Semiconductores	57
Módulos de Potencia	57
Análisis de Pérdidas	58
5.3.4. Sistema de Refrigeración	63
5.3.5. Gate drivers	65
Funcionamiento Genérico	65
Criterios de Selección	65
Comparativa de Alternativas	66
Cálculos del Gate Driver Seleccionado	67
5.3.6. Bus de Condensadores	69
Función del Bus de Condensadores	69
Dimensionamiento del Bus de Condensadores	69
Selección de Condensadores	70
5.3.7. Conectores de Potencia	72
5.3.8. Elección del Sensor de Posición	73
5.3.9. Microcontrolador	74
5.3.10. PCB de potencia	75
Concepto y Layout	76
Restricciones y enrutado	77
Bloques Funcionales	79
Circuitos Importantes	80
Resultado Final	87
5.3.11. PCB de control	88
Concepto y Layout	88
Restricciones y enrutado	88
Bloques Funcionales	90
Configuración de <i>Hardware</i> del MCU	91
Circuitos importantes	92
Resultado Final	99
5.4. <i>Software</i>	100
5.4.1. Concepto	100
5.4.2. Tareas	100
5.4.3. Interfaz de usuario	100
6. Resultados	102
6.1. Validación	102
6.1.1. Modelo en V	102
6.1.2. Validación de Hardware	104
6.1.3. Validación de <i>Software</i>	104
6.1.4. Integración	104
A. Apéndices	1
A.1. Obtención de los Parámetros de un PMSM	1
A.2. Montaje de la PCB de potencia	1
B. Bibliografía	2

1. Introducción y prefacio

La Formula Student es una competición internacional que desafía a estudiantes de ingeniería de todo el mundo a diseñar, construir y competir con monoplazas diseñados, construidos y pilotados por los mismos estudiantes. Esta competición proporciona una plataforma excepcional para que los futuros ingenieros pongan en práctica sus conocimientos y adquieran experiencia práctica en todos los ámbitos de la ingeniería, desde la manufactura hasta la gestión de proyectos. El énfasis en la innovación, la eficiencia y la adaptabilidad aporta un valor incalculable a la formación de los jóvenes ingenieros.

Dentro de los puntos clave de la Formula Student durante los últimos años, se encuentra el interés creciente en la tracción eléctrica. En un mundo cada vez más preocupado por la sostenibilidad y la eficiencia energética, los motores eléctricos han surgido como una opción atractiva para la propulsión de vehículos cada vez más grandes. Este cambio de paradigma plantea la cuestión fundamental de cómo diseñar y controlar eficazmente estos sistemas eléctricos para lograr un alto rendimiento sin dejar de ser accesibles por el grueso de la población. La optimización de costes no suele ser un reto en los deportes de motor, incluida la Formula Student, pero la innovación que se lleva a cabo en estos contextos de libertad absoluta permite traer ideas de las competiciones a los vehículos de calle. En este contexto se establece un puente fundamental entre el presente y el futuro de la movilidad sostenible, explorando los elementos técnicos que impulsan el rendimiento de los motores eléctricos y su control, y, al hacerlo, contribuye a dar forma al panorama de la movilidad del mañana. Además, la tracción eléctrica pura no es la única rama de la industria beneficiada por ingenieros conocedores de estos sistemas, también los trenes de potencia híbridos, los generadores en centrales energéticas, incluso los sistemas de gestión de la energía en hogares pueden volverse mucho más eficientes gracias a la investigación y el conocimiento en baterías, motores eléctricos, electrónica de potencia e integración.

Este proyecto se sitúa en el corazón de esta revolución en los deportes de motor, donde la ingeniería se fusiona con la sostenibilidad y la competición para forjar una nueva generación de soluciones de tracción eléctrica. A través de un enfoque riguroso en el diseño y control de motores eléctricos y controladoras, este proyecto busca avanzar en el conocimiento y la aplicación de tecnologías de vanguardia, contribuyendo así a la formación de ingenieros y al desarrollo de soluciones de movilidad más ecológicas.

El desarrollo de sistemas de control para motores eléctricos no es una tarea trivial y demanda un profundo conocimiento de las características del motor, la teoría del control y la programación de dispositivos electrónicos. Además, este último reto se ve incrementado cuando se trata de aplicaciones de bajo coste, pues los dispositivos que controlen esos inversores, generalmente microcontroladores, vendrán muy limitados en cuanto a prestaciones. Por tanto, es necesario optimizar los algoritmos de control, desde el diseño de los mismos sobre el papel hasta la implementación en líneas de código.

Además, la electrónica de potencia está viviendo grandes avances para aplicaciones de todos los rangos de potencia. Los dispositivos semiconductores de carburo de silicio (SiC) están permitiendo mayores densidades de potencia en los rangos de

centenares de *watts* hasta rozar el *megawatt*, debido a la reducción de pérdidas y la alta conductividad térmica del material en comparación con sus equivalentes de silicio tradicional. Por otra parte, los dispositivos de nitruro de galio (GaN) consiguen miniaturizar convertidores del rango de unos pocos *watts* hasta casi el *kilowatt* de la misma manera. Otros avances en componentes, como la tecnología de condensadores de film, aceleran más este proceso de miniaturización, que hace posible conseguir cada vez densidades de potencia más elevadas. Junto a estos dispositivos de nueva generación, avances en las técnicas de control y modulación permiten reducir las pérdidas y aumentar así la eficiencia, reduciendo de esa manera los requisitos de gestión térmica y permitiendo diseñar convertidores todavía más pequeños.

En este trabajo se explorará el diseño y control de un inversor trifásico dual de alto rendimiento para motores PMSM, aplicado al entorno de la Formula Student. Se abordarán los aspectos técnicos y prácticos de este proyecto, desde la selección de componentes hasta la implementación de algoritmos de control avanzados.

En particular, el diseño de esta controladora tendrá en cuenta específicamente las necesidades de e-Tech Racing, el equipo de Formula Student de la UPC EEBE. Desde su fundación en 2013, este equipo ha construido monoplazas año tras año para competir en los eventos de España, República Checa, Italia, Holanda y Alemania.

Tras cinco años de evolución de la misma plataforma, el equipo se encuentra diseñando y construyendo un nuevo concepto en el momento en el que se redacta este trabajo. El cambio principal son justamente los motores eléctricos, cuyo nuevo diseño permitirá embeberlos en las propias ruedas del monoplaza debido a su compactitud, liberando así mucho espacio del chasis. Se usarán dos motores, uno para cada rueda trasera, aunque el plan a largo plazo es implementar otros dos motores en las ruedas delanteras. Para controlarlos se usarán dos inversores Bamocar D3 700-400 de la empresa alemana Unitek. Estos inversores están extremadamente sobredimensionados en potencia, y ocuparán un espacio considerable dentro del chasis. Además, existe cierta limitación en los parámetros modificables, y eso impide programar un control óptimo para el motor.

Para que el inversor sea fácilmente integrable con los futuros monoplazas del equipo necesita contar con algunos componentes usados actualmente por el equipo. Por ejemplo, se usará el mismo microcontrolador que para el resto de ECUs, los mismos conectores de potencia y comunicación, y PCBs de estilos similares al resto de circuitos del monoplaza para que los fabricantes que colaboran con el equipo puedan fabricar todos los circuitos impresos del inversor. Esto permitirá una integración fluida del inversor como una ECU más del monoplaza, con el añadido de la electrónica de potencia personalizada.

2. Objetivos

bueno ya se vera

3. Estado del Arte

esto ya en su momento

4. Metodología

La metodología seguida para el desarrollo de este proyecto se ha estructurado en base al modelo en V, que es un enfoque de gestión de proyectos ampliamente utilizado en el campo de la ingeniería. Este modelo se caracteriza por definir un proceso que va desde las etapas tempranas de especificación y conceptualización hasta las fases finales de pruebas y validación. A continuación, se detallan las distintas etapas de la metodología, su duración aproximada y cómo se superponen y relacionan entre sí.

1. Definición de requisitos

La primera etapa del proyecto se centra en la definición de los requisitos del inversor trifásico y su control. Aquí se establecen los objetivos, las especificaciones técnicas y los criterios de rendimiento que guiarán todo el desarrollo. Además, se identifican las necesidades y expectativas del equipo de Formula Student, asegurando que el proyecto cumpla con sus requerimientos específicos. La duración de esta etapa es excepcionalmente larga, pues requiere de mucha familiaridad con el entorno de la Formula Student y conocimiento sobre las necesidades reales del equipo.

2. Modelo continuo y simulación del control

La siguiente etapa es el diseño del modelo en continuo y el desarrollo del control en Simulink. Aquí, se crea un modelo matemático del inversor y del motor PMSM y se implementa el control vectorial (FOC). Este proceso implica una comprensión profunda de la teoría detrás de los motores eléctricos y el diseño del control. Se basará en la representación de la energía macroscópica (EMR) con el fin de ilustrar la aplicación final del motor. La duración estimada para esta fase es de aproximadamente 2 meses.

3. Discretización del modelo y simulación de la conmutación

Al acabar la etapa anterior, se trabaja en la discretización del modelo y la simulación de la conmutación de los interruptores de potencia en PLECS. Aquí se tiene en cuenta la naturaleza discreta de la electrónica de potencia y se simula el comportamiento del inversor en el dominio del tiempo discreto. Además, esta simulación incorpora también el modelo térmico, con lo que se pueden extraer las pérdidas del inversor. Esta fase dura alrededor de 2 semanas, pues gran parte de lo ya modelado se puede reutilizar para el nuevo modelo discreto.

4. Diseño del *Hardware*

Con el diseño del control y la simulación de la conmutación como base, se procede al diseño del *hardware*. Esto implica seleccionar componentes, diseñar esquemáticos y PCB y diseñar los tests de validación de *hardware*. La duración estimada para esta etapa es de 3 a 4 meses, y se solapa parcialmente con el diseño del *software*.

5. Diseño del *Software*

Simultáneamente con el diseño del *hardware*, se trabaja en el desarrollo del *software*. Esto incluye programar el microcontrolador que controlará el inversor y la implementación del algoritmo de control. Se utilizará una placa de evaluación antes de tener la placa de control propia con tal de acelerar el desarrollo. La duración estimada para esta fase es de aproximadamente 4 meses.

6. Validación del *Hardware*

Una vez que el *hardware* se está construyendo, se procede a la validación con los tests diseñados anteriormente. La duración estimada para esta etapa es de aproximadamente 3 a 4 meses y se superpone con el desarrollo del *software*.

7. Validación del *Software*

La validación del *software* se realiza una vez que el *hardware* está validado. Aquí, se llevan a cabo pruebas exhaustivas para garantizar que el inversor funcione según lo previsto y que los modelos de simulación se ajusten a la realidad. La duración estimada para esta etapa es de 2 meses.

8. Documentación y preparación para la implementación

La fase final del proyecto se enfoca en la documentación, la creación de manuales de uso y mantenimiento y la preparación para su implementación en los monoplazas del equipo de Formula Student. Además, se construirá una maqueta del empaquetado del inversor, donde se busque una buena integración mecánica con el monoplaza. La duración estimada para esta etapa es de aproximadamente 1 mes.

Es importante destacar que las etapas de diseño del hardware y del software pueden superponerse y solaparse con otras etapas, lo que permite un desarrollo más ágil y eficiente del proyecto. La superposición de estas etapas es esencial para cumplir con los plazos y garantizar que el proyecto avance de manera constante. El trabajo se ha realizado en el marco de un año académico, de septiembre a junio, aunque la definición de requisitos y los primeros pasos del modelo continuo se realizaron antes del comienzo del trabajo.

5. Desarrollo

5.1. Modelo matemático del PMSM

En esta sección, se abordará de manera gradual la introducción al control vectorial de máquinas eléctricas. Esta sección se asemeja más a un conjunto de pasos para comprender completamente el control utilizado en los inversores. Es importante tener en cuenta que existen muchas simplificaciones matemáticas, suposiciones no justificadas y pasos omitidos ya que la extensión de la sección sería extremadamente larga en caso de razonar desde cero todos los resultados.

5.1.1. Marco de referencia estático

Los motores síncronos de imanes permanentes (PMSM) están hechos de hierro, cobre y imanes. Se limita el análisis a máquinas de tres fases, aunque el análisis para sistemas con más de tres fases es similar. El cobre se distribuye en devanados, que tienen una resistencia y una inductancia iguales entre ellas si la máquina está equilibrada. Además, cuando el rotor gira, los imanes permanentes inducen una tensión en los devanados, lo que se conoce como fuerza contraelectromotriz (FCEM).

Se trabajará con motores cuyos devanados estén conectados en configuración estrella, ya que se utiliza con mucha más frecuencia que la configuración delta. De todas maneras, es sencillo extender el modelo y el control a motores con conexión delta.

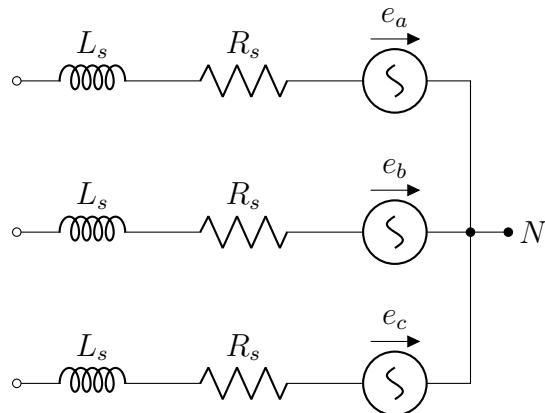


Figura 5.1: Circuito eléctrico equivalente de un PMSM trifásico en configuración estrella.

5.1.2. Representación en el espacio vectorial

Cuando el PMSM gira, las formas de onda de corriente y voltaje son aproximadamente sinusoidales. Siendo un sistema trifásico y equilibrado, se vería algo como en

la siguiente figura.



Figura 5.2: Sistema trifásico representado en el tiempo.

Todas las ecuaciones se pueden definir a partir de este modelo, pero se vuelve muy poco práctico para análisis más complejos. Se introduce una forma de representar estas formas de onda en el espacio tridimensional \mathbb{R}^3 , en el que se escogen los ejes (a, b, c). Lo que debería esperarse ver es una forma tridimensional en el espacio \mathbb{R}^3 . Se comienza en $t = 0$ y se dibuja un punto en las coordenadas $[v_a(0), v_b(0), v_c(0)]$. Luego, se continúa trazando puntos mientras se avanza a lo largo del eje del tiempo. La forma se puede expresar como curva paramétrica como $[v_a(t), v_b(t), v_c(t)]$. Cuando se representa la forma resultante, puede sorprender, ya que es un círculo perfectamente plano. Cabe destacar que el orden de los ejes depende del contexto, y en este trabajo se toma el sistema de referencia mostrado en las siguientes figuras.

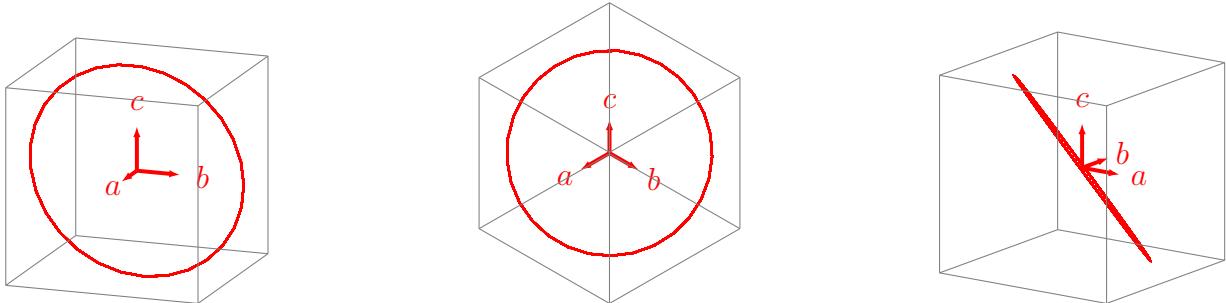


Figura 5.3: Sistema trifásico representado en el Espacio Vectorial.

Se puede observar que el sistema trifásico, cuando está equilibrado, se puede representar con solo dos variables, ya que la forma resultante es bidimensional. Se explorará cómo simplificar esto para facilitar el control del PMSM.

5.1.3. Transformadas

Se puede sospechar que lo que se necesita para representar el sistema trifásico con dos variables es un cambio de base, en particular, una rotación. El enfoque general sería

utilizar la transformada de Concordia. La transformada de Clarke es el caso particular para 3 dimensiones de la transformada de Concordia, que se utiliza para cualquier número de dimensiones.

Se pueden encontrar dos transformadas de Clarke: la transformada de Clarke ortonormal y la transformada de Clarke de amplitud constante o módulo invariante. Además, se pueden considerar el eje α avanzado 90° respecto al eje β , o viceversa. Para el análisis y control de una máquina eléctrica se suele utilizar la transformada de Clarke de amplitud constante con α avanzada.

Transformada de Clarke ortonormal

Esta transformada se utiliza cuando la potencia del sistema debe permanecer inalterada después de la transformación. Se aplican dos rotaciones al marco de referencia abc y se crea el marco de referencia $\alpha\beta\gamma$. En este nuevo marco de referencia, la trayectoria del vector espacial está completamente contenida en el plano $\alpha\beta$ cuando el sistema está equilibrado, y el eje γ se utiliza para explicar el componente homopolar del sistema (la suma de los tres componentes debe ser igual a 0 si el sistema está equilibrado, de lo contrario, aparece el componente homopolar).

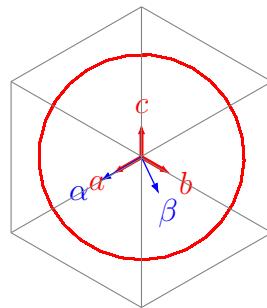


Figura 5.4: Sistema trifásico representado en el Espacio Vectorial con la transformada de Clarke ortonormal superpuesta.

Representar esta transformada en un eje temporal refleja de forma más intuitiva el resultado:

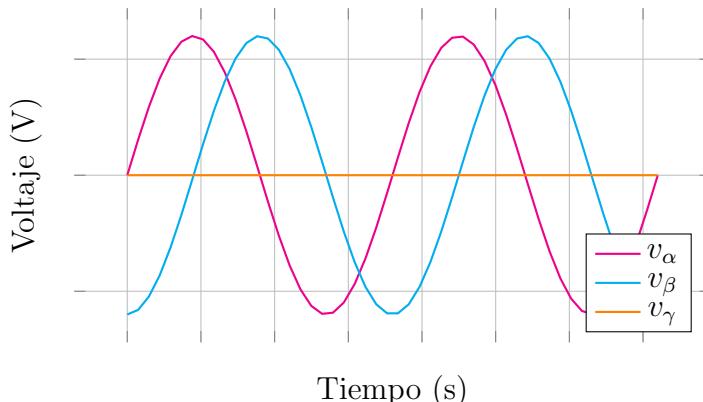


Figura 5.5: Transformada de Clarke ortonormal representada en el tiempo.

No se derivará la transformada aquí, aunque es necesario comprender lo que hace y conocer la matriz de transformación.

Lo que hace la transformada es colocar dos de los ejes del sistema de referencia en el plano formado por el círculo generado por el vector espacial. El eje restante es perpendicular a ese plano y representa el componente homopolar.

A continuación se presenta la forma matricial de la transformada:

$$\begin{bmatrix} \alpha \\ \beta \\ \gamma \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \\ \frac{1}{\sqrt{2}} & \frac{1}{\sqrt{2}} & \frac{1}{\sqrt{2}} \end{bmatrix} \begin{bmatrix} a \\ b \\ c \end{bmatrix} \quad (5.1)$$

La forma matricial de la transformada inversa es:

$$\begin{bmatrix} a \\ b \\ c \end{bmatrix} = \sqrt{\frac{2}{3}} \begin{bmatrix} 1 & 0 & \frac{1}{\sqrt{2}} \\ -\frac{1}{2} & \frac{\sqrt{3}}{2} & \frac{1}{\sqrt{2}} \\ -\frac{1}{2} & -\frac{\sqrt{3}}{2} & \frac{1}{\sqrt{2}} \end{bmatrix} \begin{bmatrix} \alpha \\ \beta \\ \gamma \end{bmatrix} \quad (5.2)$$

Esta transformada tiene la particularidad de mantener constante la potencia del sistema, de modo que se cumple la siguiente condición:

$$p(t) = p_{abc} = p_{\alpha\beta\gamma, \text{ortonormal}} = v_a \cdot i_a + v_b \cdot i_b + v_c \cdot i_c = v_\alpha \cdot i_\alpha + v_\beta \cdot i_\beta + v_\gamma \cdot i_\gamma \quad (5.3)$$

Transformada de Clarke de Amplitud Constante

Mantener constante la potencia a lo largo de las transformadas puede ser útil en algunos contextos, pero lo que se suele implementar es una variante de la transformada de Clarke que mantiene constante la amplitud de la magnitud.

La transformada no es ortonormal, ya que ajusta las magnitudes para que el módulo de las variables sea el adecuado, pero la rotación se mantiene igual. A continuación se muestran la representación en el Espacio Vectorial y en un eje temporal:

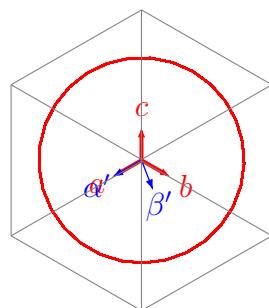


Figura 5.6: Sistema trifásico representado en el Espacio Vectorial con la transformada de Clarke de amplitud constante superpuesta.

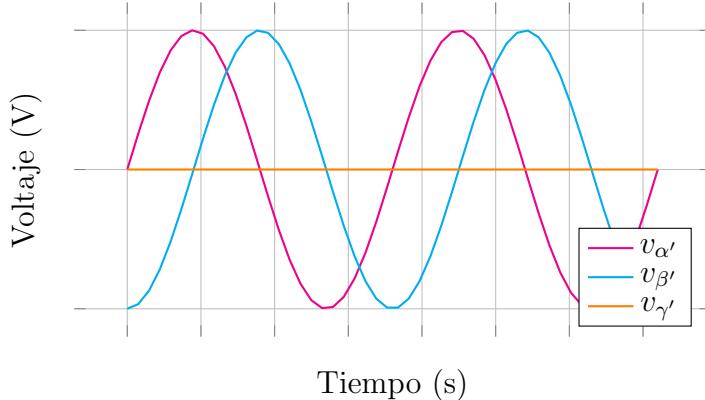


Figura 5.7: Transformada de Clarke de amplitud constante representada en el tiempo.

$$\begin{bmatrix} \alpha' \\ \beta' \\ \gamma' \end{bmatrix} = \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix} \begin{bmatrix} a \\ b \\ c \end{bmatrix} \quad (5.4)$$

La transformada inversa es la siguiente:

$$\begin{bmatrix} a \\ b \\ c \end{bmatrix} = \begin{bmatrix} 1 & 0 & 1 \\ -\frac{1}{2} & \frac{\sqrt{3}}{2} & 1 \\ -\frac{1}{2} & -\frac{\sqrt{3}}{2} & 1 \end{bmatrix} \begin{bmatrix} \alpha' \\ \beta' \\ \gamma' \end{bmatrix} \quad (5.5)$$

Se puede derivar que:

$$p_{abc} = \frac{3}{2} \cdot (v_{\alpha'} \cdot i_{\alpha'} + v_{\beta'} \cdot i_{\beta'} + v_{\gamma'} \cdot i_{\gamma'}) \quad (5.6)$$

Transformada de Park

Después de aplicar la transformada de Clarke, todavía quedan dos variables sinusoidales ($\alpha\beta$ si se considera $\gamma = 0$), lo que dificulta el análisis para que el control sea sencillo. Por lo tanto, se aplica otra transformada para convertir estas cantidades sinusoidales en constantes.

Ahora, considerando que el vector espacial gira a una velocidad de $\omega = 2\pi f$, si se aplica continuamente una rotación alrededor del eje γ con un ángulo $\theta = \omega t$, se puede representar el vector espacial como una composición de dos variables continuas (en lugar de sinusoides). Además, si se sincroniza esta rotación con el ángulo del vector espacial (el eje d apuntando al vector espacial), se obtiene una variable continua (q) y una segunda variable de valor nulo (d).

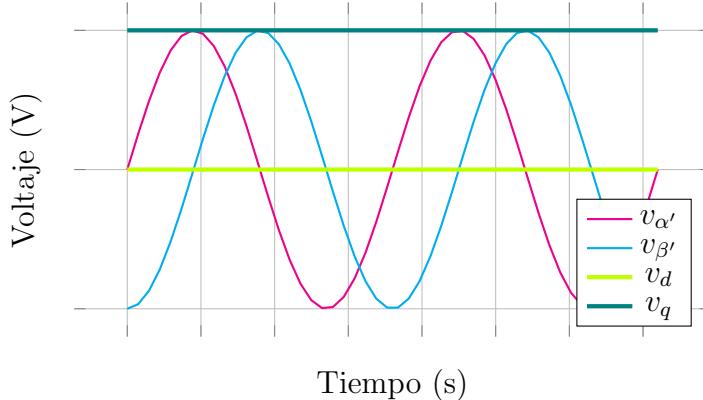


Figura 5.8: Transformada de Park representada en el tiempo junto a la transformada de Clarke de amplitud constante.

Se puede ver que la transformada es simplemente una rotación a lo largo de uno de los ejes de la base:

$$\begin{bmatrix} d \\ q \\ 0 \end{bmatrix} = \begin{bmatrix} \cos(\theta) & \sin(\theta) & 0 \\ -\sin(\theta) & \cos(\theta) & 0 \\ 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} \alpha \\ \beta \\ \gamma \end{bmatrix} \quad (5.7)$$

5.1.4. Marco de referencia rotatorio

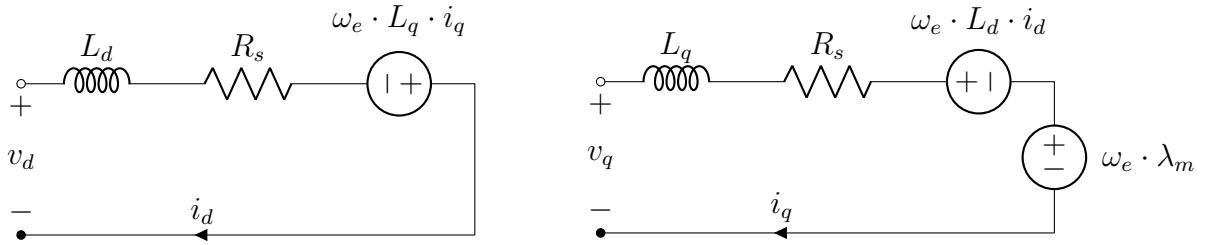
En esta sección, se convertirá el modelo trifásico inicial del PMSM en un modelo continuo en el marco de referencia $d - q$. Antes, se omitieron las ecuaciones del modelo trifásico, pero utilizando estas y aplicando las transformadas de Clarke y Park, se obtienen las ecuaciones que se derivarán en esta sección.

El enfoque general es utilizar la transformada de amplitud constante, lo que lleva a estas ecuaciones para las tensiones y corrientes del estator:

$$\begin{bmatrix} v_d \\ v_q \\ v_0 \end{bmatrix} = \begin{bmatrix} \cos(\theta) & \sin(\theta) & 0 \\ -\sin(\theta) & \cos(\theta) & 0 \\ 0 & 0 & 1 \end{bmatrix} \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix} \begin{bmatrix} v_a \\ v_b \\ v_c \end{bmatrix} \quad (5.8)$$

$$\begin{bmatrix} i_d \\ i_q \\ i_0 \end{bmatrix} = \begin{bmatrix} \cos(\theta) & \sin(\theta) & 0 \\ -\sin(\theta) & \cos(\theta) & 0 \\ 0 & 0 & 1 \end{bmatrix} \frac{2}{3} \begin{bmatrix} 1 & -\frac{1}{2} & -\frac{1}{2} \\ 0 & \frac{\sqrt{3}}{2} & -\frac{\sqrt{3}}{2} \\ \frac{1}{2} & \frac{1}{2} & \frac{1}{2} \end{bmatrix} \begin{bmatrix} i_a \\ i_b \\ i_c \end{bmatrix} \quad (5.9)$$

El modelo de circuito equivalente se divide en los circuitos del eje d y el eje q :

Figura 5.9: Circuitos eléctricos equivalentes del modelo $d - q$ de un PMSM.

Se puede observar que:

$$v_d = v_{R_s} - \omega_e \cdot L_q \cdot i_q + v_{L_d} \quad (5.10)$$

$$v_d = R_s \cdot i_d - \omega_e \cdot L_q \cdot i_q + L_d \cdot \frac{di_d}{dt} \quad (5.11)$$

Y:

$$v_q = v_{R_s} - \omega_e \cdot L_d \cdot i_d + \omega_e \cdot \lambda_m + v_{L_q} \quad (5.12)$$

$$v_q = R_s \cdot i_q - \omega_e \cdot L_d \cdot i_q + \omega_e \cdot \lambda_m + L_q \cdot \frac{di_q}{dt} \quad (5.13)$$

En estado estacionario, es decir, sin cambios muy bruscos de la corriente, el término diferencial puede ser eliminado:

$$v_d = R_s \cdot i_d - \omega_e \cdot L_q \cdot i_q \quad (5.14)$$

$$v_q = R_s \cdot i_q - \omega_e \cdot L_d \cdot i_q + \omega_e \cdot \lambda_m \quad (5.15)$$

Donde:

- v_d y v_q son las tensiones en los ejes d y q respectivamente.
- i_d y i_q son las corrientes en los ejes d y q respectivamente.
- L_d y L_q son las inductancias en los ejes d y q respectivamente.
- ω_e es la velocidad eléctrica, que es la velocidad mecánica multiplicada por el número de pares de polos del PMSM ($\omega_e = \omega_m \cdot pp = \omega_m \cdot \frac{n}{2}$).
- λ_m es el flujo magnético generado por los imanes permanentes. La magnitud del flujo magnético generado afecta directamente la magnitud de la tensión inducida en las fases del estator. Este parámetro se puede transformar fácilmente en k_E , que es la relación entre la velocidad mecánica del rotor y la tensión generada en las 3 fases.

Hay PMSM cuyos imanes están montados dentro del rotor (IPM) y otros cuyos imanes están en la superficie del rotor (SPM). Esta diferenciación juega un papel importante en el desarrollo del modelo y el control, porque en los SPM se cumple $L_d = L_q$, a menudo escrito solo como L . Además, si se trata de un IPM, la orientación de los imanes puede cambiar las trayectorias del control, de manera que si son imanes tangenciales se da $L_d > L_q$ y si son imanes radiales $L_d < L_q$. Se desarrollarán las ecuaciones para motores IPM con imanes radiales, pero se ha de tener en cuenta que se pueden realizar muchas simplificaciones si el motor es un SPM. Una situación que se dará es que algunas ecuaciones tienen alguna forma de $L_d - L_q$ como denominador, lo cual es bastante problemático si se está tratando de implementar la ecuación directamente. Por ese motivo, es mejor diferenciar el tipo de motor antes de implementar las ecuaciones. Una solución válida es tener en cuenta la anisotropía magnética que suelen presentar la mayoría de SPMs, con lo que $L_d < L_q$ y se pueden aplicar las ecuaciones del IPM a costa de potencia de cálculo, de ejecutarse el control en tiempo real.

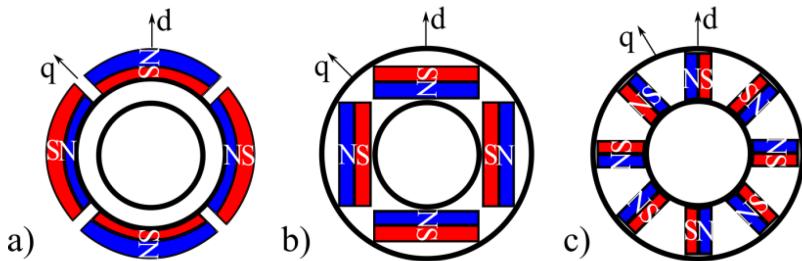


Figura 5.10: Tipos de PMSMs según la disposición de los imanes. a) SPM, b) IPM radial, c) IPM tangencial.

La potencia eléctrica se define como:

$$p_e = \frac{3}{2} \cdot (v_d i_d + v_q i_q) \quad (5.16)$$

Si se supone que la máquina es perfectamente eficiente, se puede decir que la potencia mecánica es igual a la potencia eléctrica, $p_e = p_m$. Sabiendo que $p_m = \omega_m T_{em}$, donde T_{em} es el par electromagnético producido, se puede derivar:

$$T_{em} = \frac{3}{2 \cdot \omega_m} \cdot (v_d i_d + v_q i_q) = \frac{3}{2 \cdot \omega_e} \frac{n}{2} \cdot (v_d i_d + v_q i_q) \quad (5.17)$$

$$T_{em} = \frac{3}{2} \frac{n}{2} \cdot ((L_d - L_q) i_q i_d + \lambda_m i_q) \quad (5.18)$$

También se puede establecer un límite de voltaje, porque el PMSM generalmente se controla con un inversor de fuente de voltaje (VSI) modulado por SVPWM y la tensión de salida V_s está limitada a $\frac{V_{DC}}{\sqrt{3}}$. En esta ecuación, no se considera la caída de tensión por la resistencia del estator R_s , ya que haría que las ecuaciones fueran muy densas y el efecto de esta caída de voltaje es despreciable a altas velocidades.

$$V_s = \sqrt{v_d^2 + v_q^2} \leq \frac{V_{DC}}{\sqrt{3}} \quad (5.19)$$

$$\sqrt{(R_s \cdot i_d - \omega_e \cdot L_q \cdot i_q)^2 + (R_s \cdot i_q - \omega_e \cdot L_d \cdot i_q + \omega_e \cdot \lambda_m)^2} \leq \frac{V_{DC}}{\sqrt{3}} \quad (5.20)$$

Despreciando los términos con R_s :

$$\sqrt{(-\omega_e \cdot L_q \cdot i_q)^2 + (-\omega_e \cdot L_d \cdot i_q + \omega_e \cdot \lambda_m)^2} \leq \frac{V_{DC}}{\sqrt{3}} \quad (5.21)$$

Reordenando:

$$\left(\frac{\frac{V_{DC}}{\sqrt{3}}}{\omega_e} \right)^2 \geq (\lambda_m + L_d \cdot i_d)^2 + (L_q \cdot i_q)^2 \quad (5.22)$$

5.1.5. Curvas características del PMSM

Las ecuaciones del PMSM son muy útiles cuando se diseña el control y la implementación real, pero antes de eso, es muy recomendable verlas en un gráfico para comprender mejor algunas de las intuiciones detrás de ellas.

Curva de par-velocidad y potencia-velocidad

Las primeras curvas estudiadas son las de par-velocidad y potencia-velocidad. Definen la intención de diseño del PMSM, ilustrando el rendimiento deseado. El objetivo al diseñar el control es tratar de igualar o incluso superar estas curvas.

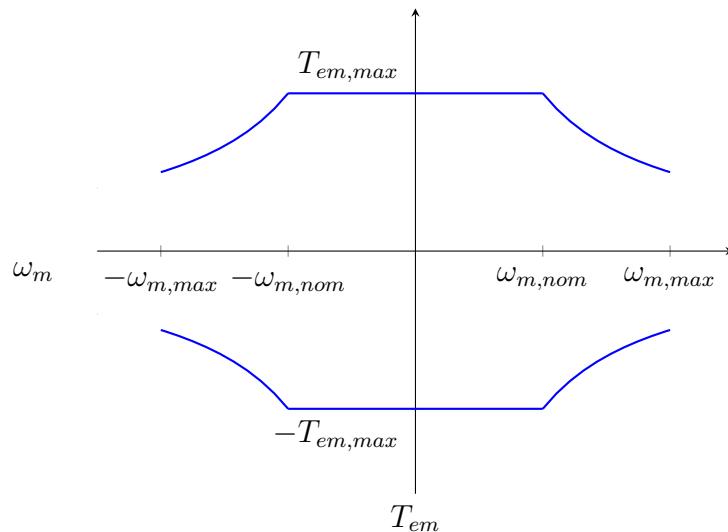


Figura 5.11: Curva de par-velocidad del PMSM.

La curva es una función por tramos, que toma $T_{em,max}$, $\omega_{m,max}$ y $P_{m,max}$ como sus parámetros.

La curva es constante desde $\omega_m = 0$ hasta $\omega_m = \omega_{m,nom} = \frac{P_{m,max}}{T_{em,max}}$, donde su valor es $T_{em,max}$. Esta porción es lo que se conoce como la zona de par constante. Desde $\omega_m = \omega_{m,nom}$ hasta $\omega_m = \omega_{m,max}$, T_{em} se define como $T_{em} = \frac{P_{m,max}}{\omega_m}$, lo que da una curva de tipo $y = \frac{a}{x}$. Esto se llama la zona de potencia constante.

$$T_{em} = \begin{cases} T_{em,max} & -\omega_{m,nom} < \omega_m < \omega_{m,nom} \\ -T_{em,max} & -\omega_{m,nom} < \omega_m < \omega_{m,nom} \\ \frac{P_{m,max}}{\omega_m} & \omega_{m,nom} \leq \omega_m \leq \omega_{m,max}(T_{em,max}), -\omega_{m,max} \leq \omega_m \leq -\omega_{m,nom}(-T_{em,max}) \\ -\frac{P_{m,max}}{\omega_m} & \omega_{m,nom} \leq \omega_m \leq \omega_{m,max}(-T_{em,max}), -\omega_{m,max} \leq \omega_m \leq -\omega_{m,nom}(T_{em,max}) \end{cases}$$

Además P_m aumentará linealmente con ω_m hasta $\omega_{m,nom}$, ya que $P_m = T_{em} \cdot \omega_m$. Desde $\omega_{m,nom}$ hasta $\omega_{m,max}$, P_m es una recta de valor $P_{m,max}$

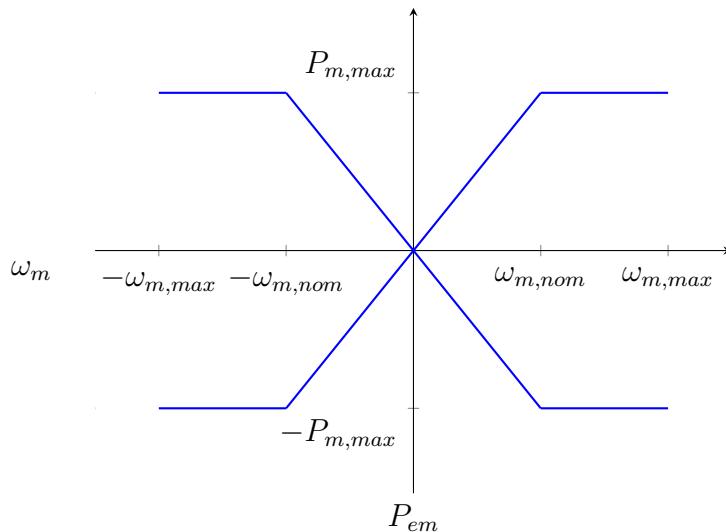


Figura 5.12: Curva de potencia-velocidad del PMSM.

CLC (Círculo de límite de corriente)

Es obvio que la corriente eléctrica suministrada al PMSM debe estar limitada. Por lo general, el fabricante del motor establecerá la corriente alterna máxima, lo cual se traduce en un límite para i_d y i_q .

A continuación, se presenta un gráfico muy útil para conocer los límites del motor. Se establecen los ejes como i_d e i_q . Por ejemplo, si un motor está funcionando con $i_d = -1A$ e $i_q = 5A$, se dibuja un punto en $(-1, 5)$. Como se puede apreciar, este es un sistema de coordenadas cartesianas. También puede convertirse en un sistema de coordenadas polares, que utiliza una magnitud y un ángulo. La magnitud del vector será entonces:

$$I_s = \sqrt{i_d^2 + i_q^2} [\text{A}] \quad (5.23)$$

Y el ángulo:

$$\gamma = \arctan \left(\frac{i_q}{i_d} \right) [\text{rad}] \quad (5.24)$$

Se puede observar que la corriente máxima puede expresarse más fácilmente como I_s , independientemente del ángulo γ (no debe confundirse con el γ de la transformada de Clarke). Por lo tanto, se puede representar $I_s = I_{s,\max}$, $\forall \gamma \in [0, 2\pi]$

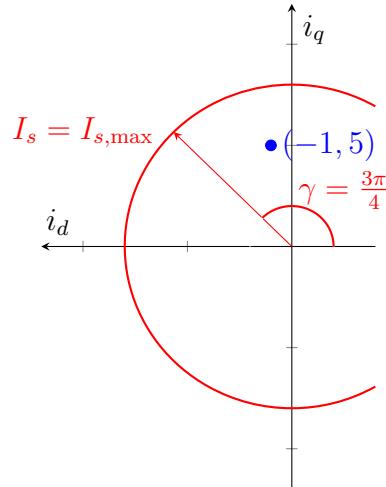


Figura 5.13: Círculo de límite de corriente con punto añadido.

Resulta ser un círculo, lo cual tiene sentido, ya que es un vector de magnitud constante. Además, el vector de corriente $I_s \angle \gamma = I_{s,\max} \angle \frac{3\pi}{4}$ se representa para facilitar su comprensión.

TH (Hipérbolas de par)

Si se estudia la ecuación del par 5.18, es evidente que T_{em} es una función de (i_d, i_q) . El resto de parámetros son constantes, por lo que se puede establecer un valor fijo de par y deslizar alrededor de (i_d, i_q) para generar una curva. La forma de la curva resultante es una hipérbola, y a continuación se presenta en su forma polar:

$$T_{em} = \frac{3}{2} pp \cdot ((L_d - L_q) \cdot I_s^2 \cdot \sin(\gamma) \cos(\gamma) + \lambda_m \cdot I_s \cdot \sin(\gamma)) \quad (5.25)$$

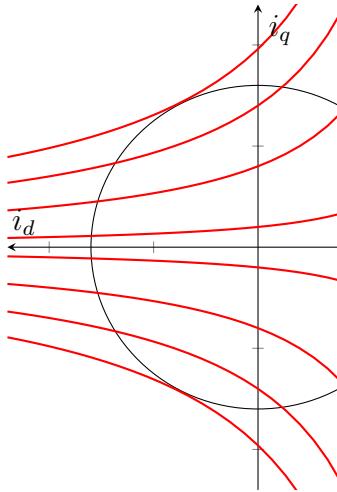


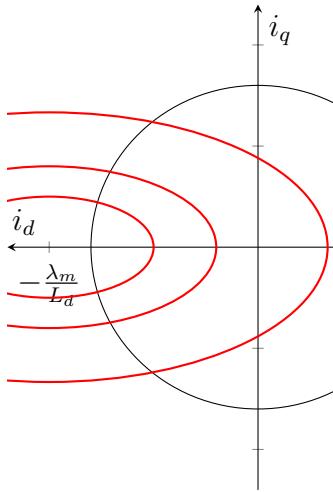
Figura 5.14: Hipérbolas de par.

El gráfico se limita a los cuadrantes 2 y 3 por un motivo ilustrado con estas hipérbolas: solo los valores negativos de i_d contribuyen a la generación de par. Cuando $i_d > 0$, se necesita más corriente para generar la misma cantidad de par. Cuanto más alejada está la hipérbola del eje i_d , más par representa en valor absoluto. Aquellas hipérbolas que quedan por encima del eje i_d , es decir, $i_q > 0$ son par positivo, mientras que si $i_q < 0$, el par es de sentido opuesto.

VLE (Elipses de límite de voltaje)

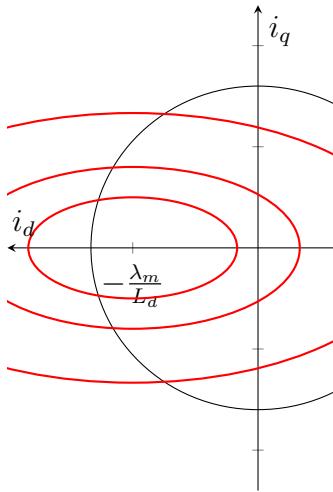
Tomando la ecuación de voltaje 5.22, se puede demostrar que es una ellipse. Del mismo modo que con las hipérbolas de par, se pueden establecer una velocidad y una tensión, y deslizar valores de (i_d, i_q) para generar la curva.

$$1 \geq \frac{\left(\frac{\lambda_m}{L_d} + i_d\right)^2}{\left(\frac{V_{DC}}{\sqrt{3} L_d \omega_e}\right)^2} + \frac{i_q^2}{\left(\frac{V_{DC}}{\sqrt{3} L_q \omega_e}\right)^2} \quad (5.26)$$

Figura 5.15: Elipses de límite de voltaje con $I_{sc} > I_{s,max}$.

Al representar estas elipses, normalmente se anotan los valores de velocidad en rpm mecánicas, ya que es mucho más fácil hacerse una idea de los límites del motor junto al resto de curvas ($\omega_m[\text{rpm}] = \frac{1}{pp}\omega_e [\frac{\text{rad}}{\text{s}}] \cdot \frac{60}{2\pi}$).

Las elipses se reducen a medida que la velocidad aumenta. El foco de las elipses está ubicado exactamente en $(i_d, i_q) = (-I_{sc}, 0) = \left(-\frac{\lambda_m}{L_d}, 0\right)$. En el gráfico anterior, el foco está fuera del círculo de límite de corriente, pero no siempre es el caso. Si $I_{sc} \leq I_{s,max}$, teóricamente el motor puede alcanzar una velocidad infinita, ya que las elipses colapsan en un solo punto.

Figura 5.16: Elipses de límite de voltaje con $I_{sc} \leq I_{s,max}$.

5.2. Control del PMSM en el espacio d-q

5.2.1. Trayectorias de control

Después de conocer los límites de la máquina, se pueden establecer criterios para decidir cuánto i_d y i_q (o I_s y γ) se deben aplicar al PMSM para que se comporte mecánicamente como se desee. El conjunto de puntos de trabajo que definen un comportamiento se llama trayectoria y existen una multitud de ellas. Por ejemplo, se puede desear que el motor produzca la mayor cantidad de par posible con la mínima corriente. Pero también se podría querer que tenga un cierto factor de potencia o que mantenga el par constante subiendo la velocidad, etc.

En un monoplaza de Formula Student, se desea que la salida de par esté perfectamente controlada y conocida para que el algoritmo de dinámica vehicular pueda estimar correctamente las fuerzas en los neumáticos. También es deseable que el motor pueda girar más rápido cuando no se requiere más par, ya que no es necesaria mucha tracción a altas velocidades del vehículo. Además, es necesario que sea eficiente para aprovechar mejor la energía de la batería. Con estos requisitos en mente, se estudian 4 trayectorias de control adecuadas para esta aplicación.

MTPA (Máximo Par por Amperio)

La trayectoria de control más utilizada es el MTPA, o Máximo Par por Amperio. Como su nombre indica, minimiza la corriente para entregar un par determinado. La condición que se debe cumplir es:

$$\frac{\partial T_{em}}{\partial \gamma} = 0 \quad (5.27)$$

La expresión analítica se desarrolla partiendo de la ecuación de par en forma polar 5.25:

$$T_{em} = \frac{3}{2}pp \cdot ((L_d - L_q) \cdot I_s^2 \cdot \sin(\gamma) \cos(\gamma) + \lambda_m \cdot I_s \cdot \sin(\gamma))$$

$$\frac{\partial T_{em}}{\partial \gamma} = \frac{\partial}{\partial \gamma} \frac{3}{2}pp \cdot (I_s^2 \cos(\gamma) \sin(\gamma) \cdot ((L_d - L_q) + \lambda_m I_s \sin(\gamma))) = 0 \quad (5.28)$$

$$I_{s,MTPA} = -\frac{\lambda_m \cos(\gamma)}{(2 \cdot \cos(\gamma)^2 - 1) \cdot (L_d - L_q)} \quad (5.29)$$

Para la aplicación de esta trayectoria en el control se busca el ángulo como función de la corriente, y para ello se debe despejar γ_{MTPA} de la expresión.

$$\gamma_{\text{MTPA}} = \frac{\pi}{2} + \arcsin\left(\frac{\lambda_m \pm \sqrt{8(L_d - L_q)^2 \cdot I_s^2 + \lambda_m^2}}{4 \cdot I_s(L_d - L_q)}\right) \quad (5.30)$$

El resultado de graficar esta expresión sobre el plano (i_d, i_q) deja a la vista que el módulo de corriente es mínimo para cada hipérbola de par.

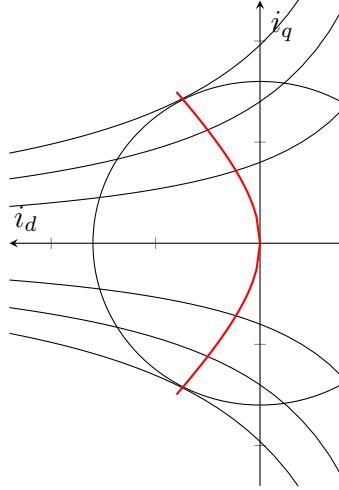


Figura 5.17: Trayectoria MTPA.

CTC (Curva de Torque Constante)

Como se puede observar, las hipérbolas de torque definen una trayectoria la cual permite mantener un par constante. Recordando las elipses de tensión, para un mismo valor de V_s las elipses se contraen hacia el foco a medida que la velocidad aumenta. Esto significa que siguiendo la curva de torque constante de derecha a izquierda se puede mantener el par aumentando la velocidad. Usando la expresión 5.25 se puede obtener directamente:

$$T_{em} = \frac{3}{2}pp \cdot ((L_d - L_q) \cdot I_s^2 \cdot \sin(\gamma) \cos(\gamma) + \lambda_m \cdot I_s \cdot \sin(\gamma))$$

$$I_{s,\text{CTC}} = \frac{\lambda_m}{L_d} \cdot \frac{\sqrt{\sin(\gamma)^2 + \frac{2 \cdot \frac{L_d - L_q}{L_d} \cdot \sin(2\gamma) \cdot T_{em} \cdot 2L_d}{3 \cdot pp \cdot \lambda_m^2}} - \sin(\gamma)}{\sin(2\gamma) \cdot \left(\frac{L_d - L_q}{L_d}\right)} \quad (5.31)$$

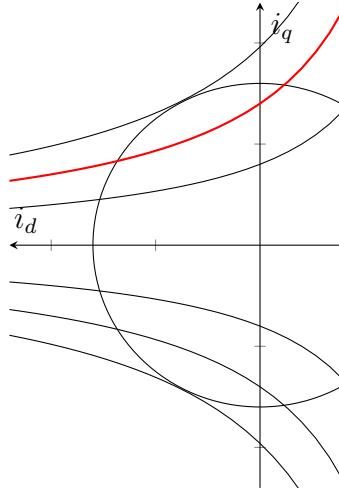


Figura 5.18: Trayectoria CTC.

MTPV (Máximo Par por Voltio)

Existe una trayectoria que permite maximizar el par entregado por el motor en rangos de velocidad muy altos donde el límite es la tensión que puede sintetizar la controladora. La condición que se debe cumplir es:

$$\frac{\partial T_{em}}{\partial \delta} = 0 \quad (5.32)$$

Donde δ es el ángulo del vector de tensión V_s , de la misma manera que γ es el ángulo del vector de corriente I_s . La expresión analítica se desarrolla a partir de la expresión de par en coordenadas cartesianas (5.18):

$$T_{em} = \frac{3}{2} pp \cdot ((L_d - L_q)i_q i_d + \lambda_m i_q)$$

Se aíslan i_d e i_q de 5.14 y 5.15, negoliendo la caída de tensión resistiva del estator:

$$i_d = \frac{v_q}{\omega_e \cdot L_d} - \frac{\lambda_m}{L_d}; i_q = -\frac{v_d}{\omega_e \cdot L_q} \quad (5.33)$$

$$T_{em} = \frac{3}{2} pp \cdot \left((L_d - L_q) \left(-\frac{v_d}{\omega_e \cdot L_q} \right) \left(\frac{v_q}{\omega_e \cdot L_d} - \frac{\lambda_m}{L_d} \right) + \lambda_m \left(-\frac{v_d}{\omega_e \cdot L_q} \right) \right) \quad (5.34)$$

$$T_{em} = \frac{3}{2} pp \cdot \left((L_d - L_q) \left(-\frac{V_s \cdot \cos(\delta)}{\omega_e \cdot L_q} \right) \left(\frac{V_s \cdot \sin(\delta)}{\omega_e \cdot L_d} - \frac{\lambda_m}{L_d} \right) + \lambda_m \left(-\frac{V_s \cdot \cos(\delta)}{\omega_e \cdot L_q} \right) \right) \quad (5.35)$$

$$\begin{aligned} \frac{\partial T_{em}}{\partial \delta} = & \frac{3}{2} pp \cdot ((L_d - L_q) \cdot \left(\frac{V_s \cdot \sin(\delta)}{\omega_e \cdot L_q} \right) \cdot \left(\frac{V_s \cdot \sin(\delta)}{\omega_e \cdot L_d} - \frac{\lambda_m}{L_d} \right) \\ & - \left(\frac{V_s \cdot \cos(\delta)}{\omega_e} \right)^2 \cdot \frac{L_d - L_q}{L_d \cdot L_q} \\ & - \frac{\lambda_m \cdot V_s \cdot \sin(\delta)}{L_q \cdot \omega_e}) = 0 \end{aligned} \quad (5.36)$$

$$I_{s,MTPV} = \frac{\lambda_m}{L_d} \left(\frac{-(2 - \frac{L_q}{L_d}) \cos(\gamma)}{2(1 - \frac{L_q}{L_d})(1 + (\frac{L_q}{L_d})^2) \cos(\gamma)^2 - 2(1 - \frac{L_q}{L_d})(\frac{L_q}{L_d})^2} \right. \\ \left. - \frac{\sqrt{(2 - \frac{L_q}{L_d})^2 \cos(\gamma)^2 - 4(1 - \frac{L_q}{L_d})(1 + (\frac{L_q}{L_d})^2) \cos(\gamma)^2 - 4(1 - \frac{L_q}{L_d})(\frac{L_q}{L_d})^2}}{2(1 - \frac{L_q}{L_d})(1 + (\frac{L_q}{L_d})^2) \cos(\gamma)^2 - 2(1 - \frac{L_q}{L_d})(\frac{L_q}{L_d})^2} \right) \quad (5.37)$$

Cabe destacar que esta trayectoria solamente se puede ejecutar si se cumple la condición de que $I_{sc} \leq I_{s,max}$.

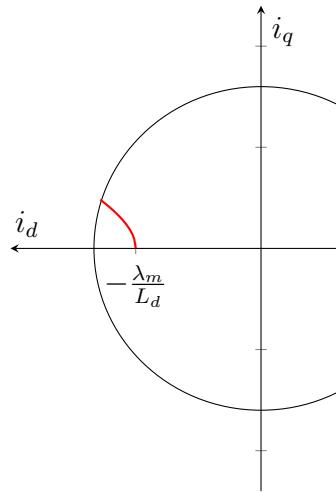
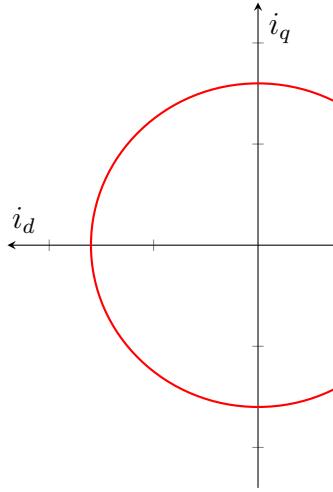


Figura 5.19: Trayectoria MTPV.

CVL (Límites de Corriente y Voltaje)

Por último, se presentan los límites eléctricos del motor y del convertidor. El límite de corriente consiste simplemente en saturar la magnitud de la corriente de manera que no sobrepase el valor máximo establecido. La trayectoria sería sencillamente seguir el círculo de corriente anteriormente presentado (CLC), con la siguiente expresión:

$$I_{s,CLC} = I_{s,max}, \forall \gamma \in [0, 2\pi]$$



El límite de tensión del motor en realidad se puede entender como la velocidad máxima a la que se puede llegar con una determinada tensión. Por ello, se usa la expresión de las elipses de tensión (VLE):

$$1 \geq \frac{\left(\frac{\lambda_m}{L_d} + I_s \cdot \cos(\gamma)\right)^2}{\left(\frac{V_{DC}}{L_d \cdot \omega_e}\right)^2} + \frac{(I_s \cdot \sin(\gamma))^2}{\left(\frac{V_{DC}}{L_q \cdot \omega_e}\right)^2} \quad (5.38)$$

Igual que para el resto de trayectorias, se debe obtener una expresión de la elipse en función de I_s y γ . Ya que no es trivial despejar estas variables de la expresión anterior, se manipula usando la ecuación polar de la elipse desplazada del origen:

$$\rho(\theta) = \frac{b^2 x \cos(\theta) + a^2 y \sin(\theta) \pm ab\sqrt{(a^2 - x^2) \sin^2(\theta) + (b^2 - y^2) \cos^2(\theta) + 2xy \sin(\theta) \cos(\theta)}}{a^2 \sin^2(\theta) + b^2 \cos^2(\theta)} \quad (5.39)$$

Dado que estas elipses tan solo están desplazadas en el eje x , se pueden eliminar todos los términos referentes al desplazamiento en y .

$$\rho(\theta) = \frac{b^2 x \cos(\theta) \pm ab\sqrt{(a^2 - x^2) \sin^2(\theta) + (b^2) \cos^2(\theta)}}{a^2 \sin^2(\theta) + b^2 \cos^2(\theta)} \quad (5.40)$$

Sustituyendo por los términos conocidos y simplificando:

$$= \frac{\left(\frac{1}{L_q}\right)^2 (-I_{sc}) \cos(\gamma) \pm \frac{1}{L_d \cdot L_q} \sqrt{\left(\left(\frac{V_s}{L_d \cdot \omega_e}\right)^2 - (-I_{sc})^2\right) \sin^2(\gamma) + \left(\frac{V_s}{L_q \cdot \omega_e}\right)^2 \cos^2(\gamma)}}{\left(\frac{1}{L_d}\right)^2 \sin^2(\gamma) + \left(\frac{1}{L_q}\right)^2 \cos^2(\gamma)} \quad (5.41)$$

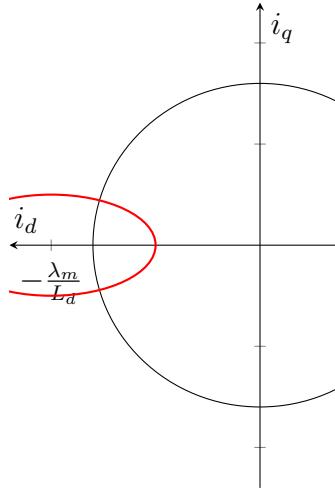


Figura 5.21: Trayectoria VLE.

Además, el inversor es capaz de sintetizar un máximo de $V_s = \frac{V_{DC}}{\sqrt{3}}$ utilizando SVPWM, por lo tanto, se debe saturar la consigna de tensión a ese valor. Adicionalmente, por seguridad, se multiplica por un factor de seguridad $K_{FW} \in (0, 1)$.

$$V_{s,\max} \leq \frac{V_{DC}}{\sqrt{3}} \cdot K_{FW} \quad (5.42)$$

5.2.2. Diseño y simulación del control

En esta sección, se aborda la implementación del modelo matemático del PMSM en un entorno de simulación. Además, se detallan los pasos cruciales en el diseño del control, destacando la implementación del lazo de control de corriente, el modelo promediado y commutado del inversor, o la integración de las trayectorias y la estrategia de debilitamiento de campo. Disponer de un modelo de simulación completo permite ganar mucha comprensión sobre el sistema estudiado, pero por el coste computacional suele ser inviable juntar muchos sistemas en una misma simulación.

EMR (Representación macroscópica energética)

En primer lugar, se tratará de crear un modelo que permita simular la dinámica electromecánica del PMSM, así como el entorno mecánico en el que se encuentra (vehículo eléctrico) e integrar el control vectorial. Para ello se usará un estándar para modelizar sistemas de potencia, la representación macroscópica energética o EMR por sus siglas en inglés. El concepto se basa en agrupar o dividir las diferentes etapas en las que la potencia se transforma, utilizando el principio de acción-reacción y el principio causal (el efecto causa-efecto causa efecto porque la causa del efecto causa-efecto es a su vez causa y efecto).

En primer lugar se modeliza la planta eléctrica del PMSM. Se utiliza el modelo con el marco de referencia rotativo $d - q$ por su sencillez. Para ello se implementan las

diferentes ecuaciones del motor en bloques separados siguiendo el estándar de la EMR.

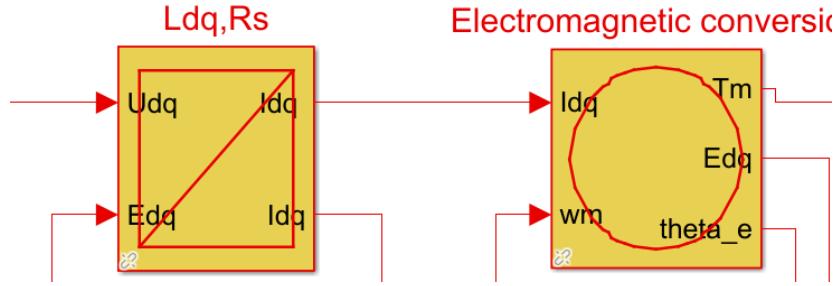
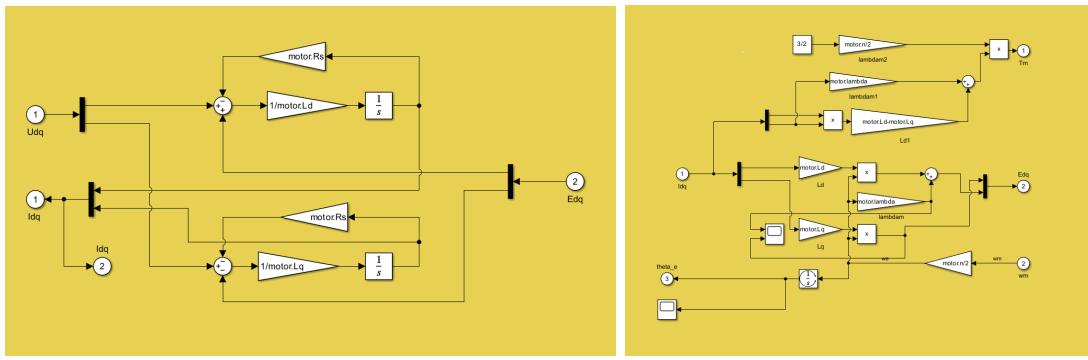


Figura 5.22: Bloques que representan el PMSM.



(a) Circuito eléctrico.

(b) Conversión electromecánica

Figura 5.23: Detalle de los bloques del PMSM

También se modela la planta mecánica del motor, así como la transmisión de la potencia mecánica a las ruedas y al vehículo.

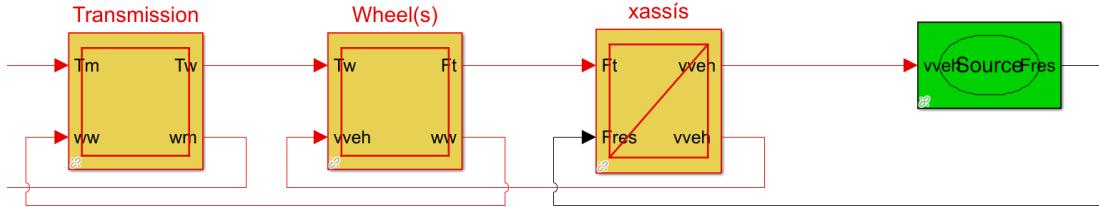


Figura 5.24: Planta mecánica.

Lazos de corriente y modelo promediado del inversor

Como se ha visto hasta ahora, es práctico utilizar la corriente para controlar el motor. Por ello, se implementa un lazo de corriente utilizando controladores PI para el eje d y para el eje q por separado. Como el inversor se utiliza como fuente de tensión, la salida de estos PI es la consigna de tensión. Dado que el motor genera una fuerza contraelectromotriz, se añade como *feed-forward* a los controladores. La salida

del controlador no se satura directamente, sino que se implementa una saturación posterior la cual se realimenta al controlador para usar una técnica de *anti-windup*. Las constantes de los controladores se ajustan de la siguiente manera:

$$M_p = 15\%$$

$$t_s = T_s \cdot 20$$

Donde M_p es el sobre-impulso deseado en la respuesta a una entrada de escalón, t_s es el tiempo de establecimiento deseado, y T_s es la inversa de la frecuencia de control.

$$\xi = \sqrt{\frac{\log(M_p)^2}{\pi^2 + \log(M_p)^2}} \quad (5.43)$$

$$\omega_n = \frac{3}{\xi \cdot t_s} \quad (5.44)$$

$$Kp_{id} = 2 \cdot \xi \cdot \omega_n \cdot L_d - R_s \quad (5.45)$$

$$Ki_{id} = \omega_n^2 \cdot L_d \quad (5.46)$$

$$Kp_{iq} = 2 \cdot \xi \cdot \omega_n \cdot L_q - R_s \quad (5.47)$$

$$Ki_{iq} = \omega_n^2 \cdot L_q \quad (5.48)$$

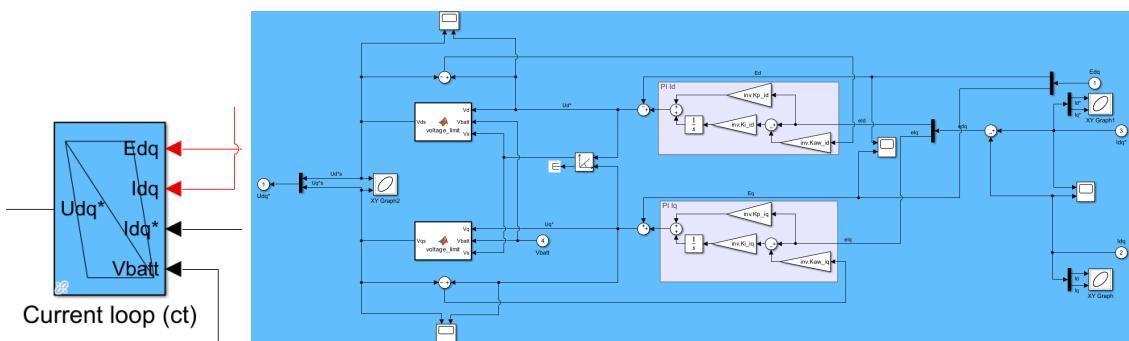


Figura 5.25: Bloque de los lazos de corriente.

Para las simulaciones se han implementado los siguientes parámetros de motor, ya que aunque a fecha de redacción de este documento no está fabricado, se han estimado de manera que se cumplan los requisitos del motor.

Parámetros del Motor			
Parámetro	Valor	Unidades	Descripción
pp	3	ad	Número de pares de polos
λ_m	52.615	mWb	Flujo magnético de los imanes permanentes
L_d	188.7	μH	Inductancia en el eje d
L_q	283.1	μH	Inductancia en el eje q
R_s	150	$\text{m}\Omega$	Resistencia de fase del estator
$\omega_{\text{m,max}}$	20000	rpm	Velocidad angular máxima del motor
$T_{\text{em,max}}$	26	$\text{N}\cdot\text{m}$	Par máximo del motor
V_{bat}	540	V	Voltaje de la batería DC
$I_{\text{s,max}}$	108	A	Corriente máxima en los ejes d-q

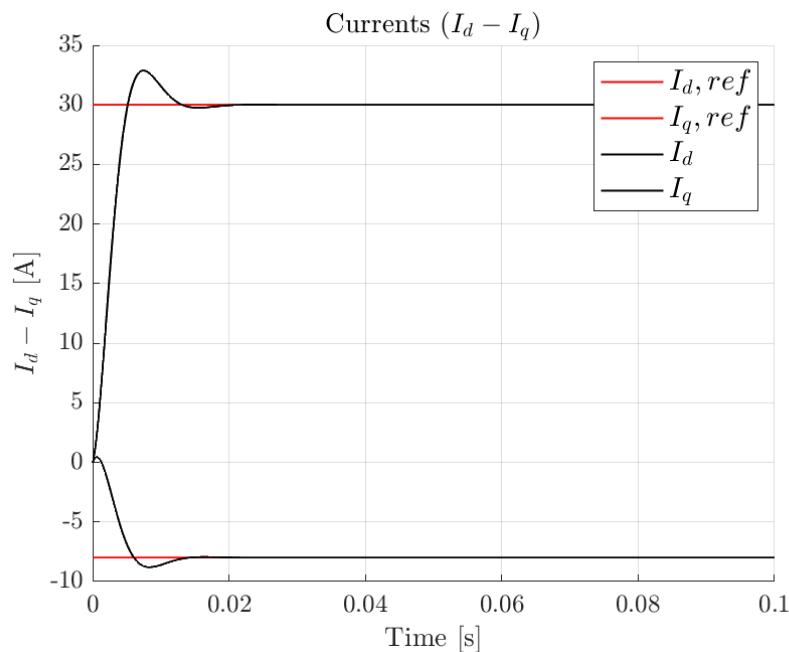


Figura 5.26: Simulación de los PI de corriente, con una consigna de $(i_d, i_q) = (-8, 30)\text{A}$.

Tras obtener las consignas de tensión, se modela el inversor VSI con SVPWM con un modelo promediado, es decir, sin llegar a generar una señal conmutada por PWM. Se usan relaciones básicas para convertir las magnitudes eléctricas del espacio $d - q$ a DC. Además se incorpora la fuente de energía del sistema, la batería, con un simple modelo RC.

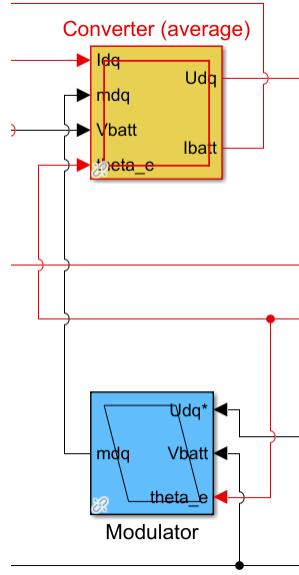


Figura 5.27: Bloques que contienen el modelo promediado del VSI con SVPWM.

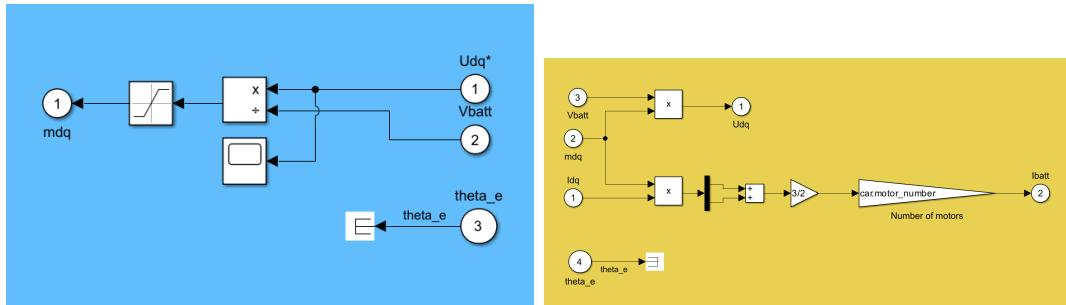


Figura 5.28: Detalle de los bloques del VSI.

Implementación de las trayectorias de control

Con lo anteriormente desarrollado solamente se pueden consignar las corrientes i_d e i_q manualmente, pero el objetivo es consignar el par y que el propio control sea capaz de gestionar el debilitamiento de campo. Por ello, se implementan las ecuaciones presentadas en el apartado anterior en bloques de código.

La estrategia es la siguiente: Se implementan las ecuaciones de las trayectorias cuya salida es una corriente (CLC, CTC, MTPV y VLE) y se selecciona la mínima, o en caso de estar en zona de debilitamiento de campo, la óptima, que no necesariamente es la mínima. En paralelo, se calcula el ángulo que correspondería a la trayectoria del MTPA, y se añade un control integral que aumenta el valor del ángulo controlando la tensión para poder entrar en el resto de trayectorias. Este integrador sería justamente el controlador de debilitamiento de campo y se encarga de que la consigna de ángulo no haga sobrepasar el límite de tensión establecido por el bus DC con un cierto factor de seguridad. Se trabaja con módulos de corriente siempre positivos, y ángulos comprendidos entre $\gamma \in [\frac{\pi}{2}, \pi]$. Para obtener par negativo, simplemente se multiplica el ángulo

γ por el signo de la consigna de par, atendiendo específicamente al caso de par igual a cero.

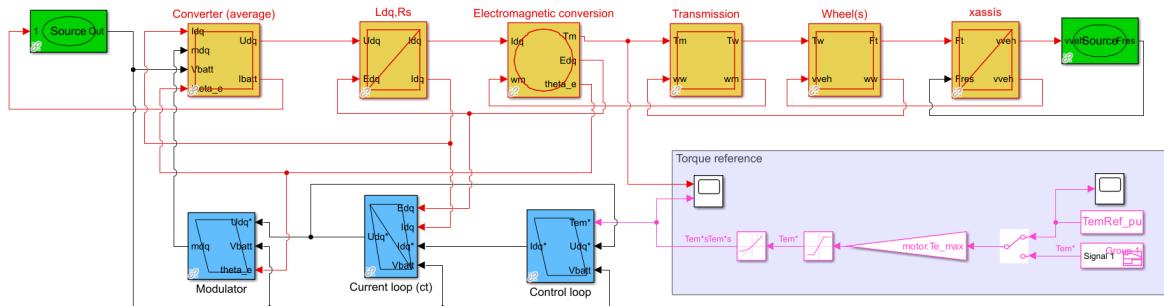


Figura 5.29: Modelo EMR completo.

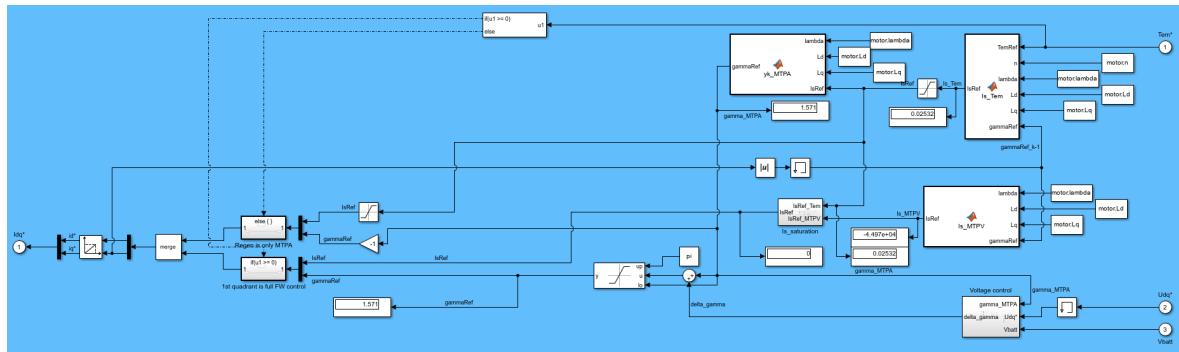


Figura 5.30: Detalle del bloque del lazo de control vectorial.

Para comprobar el funcionamiento y la estabilidad del control, se realiza una simulación en la que la consigna de par está extraída de un perfil de conducción real.

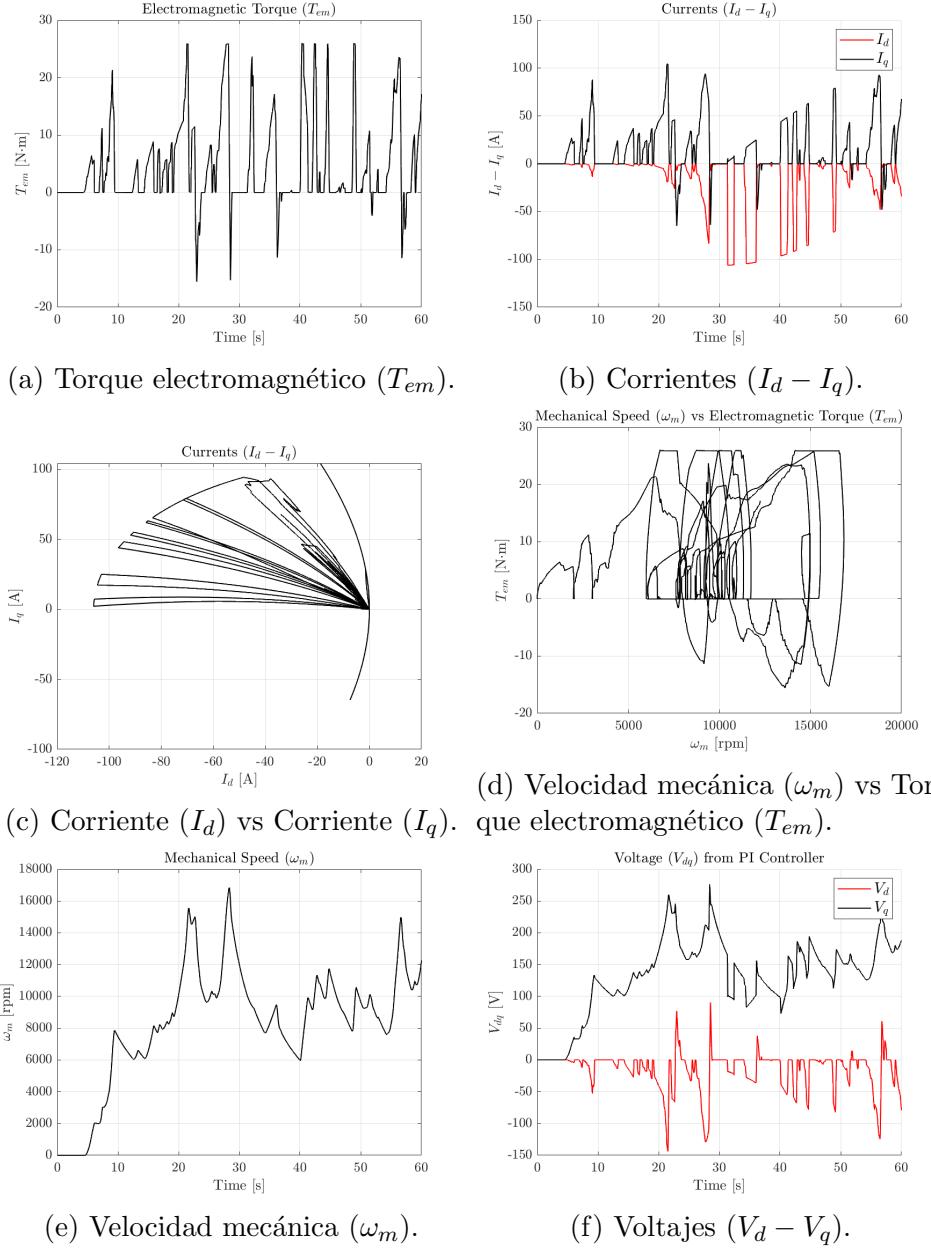


Figura 5.31: Resultados de la simulación.

Se puede observar que en esta simulación se ha limitado el comportamiento de la frenada regenerativa a la trayectoria del MTPA. Además, se pueden observar ciertos problemas en la implementación del lazo de tensión. Más adelante se realiza una simulación más enfocada en el control que en la aplicación, y en ella se revisan estas situaciones.

Modelo conmutado

Dado que el inversor realmente es una fuente conmutada, se debe modelar utilizando una herramienta que lo permita. Utilizando el modelo EMR generado en Simulink se ha implementado la conmutación, pero el tiempo de simulación es demasiado grande como para que sea una herramienta práctica para el desarrollo.

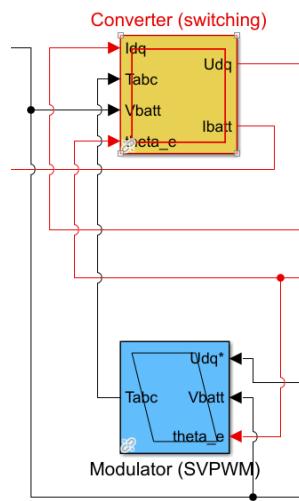


Figura 5.32: Bloques que contienen el modelo conmutado del VSI con SVPWM.

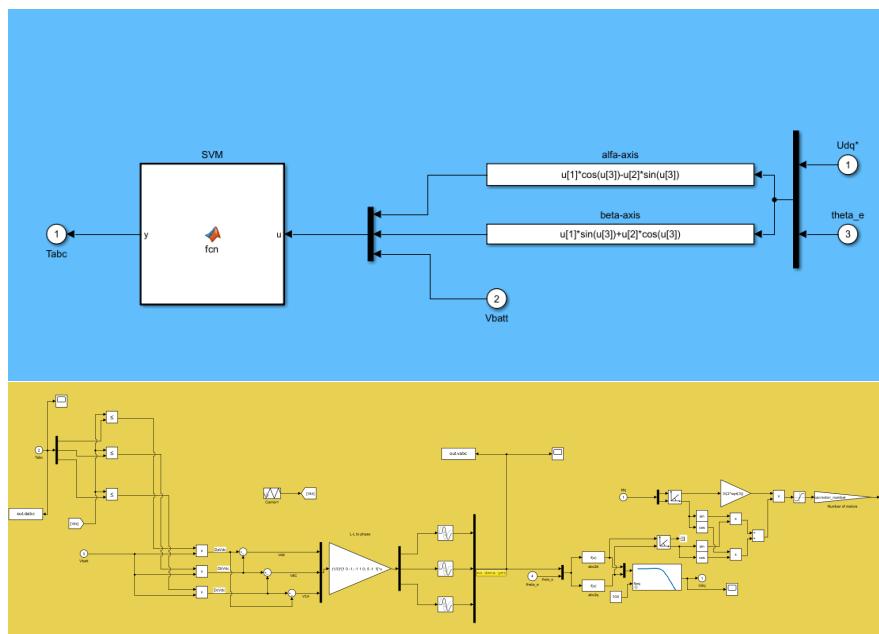


Figura 5.33: Detalle de los bloques del VSI conmutado.

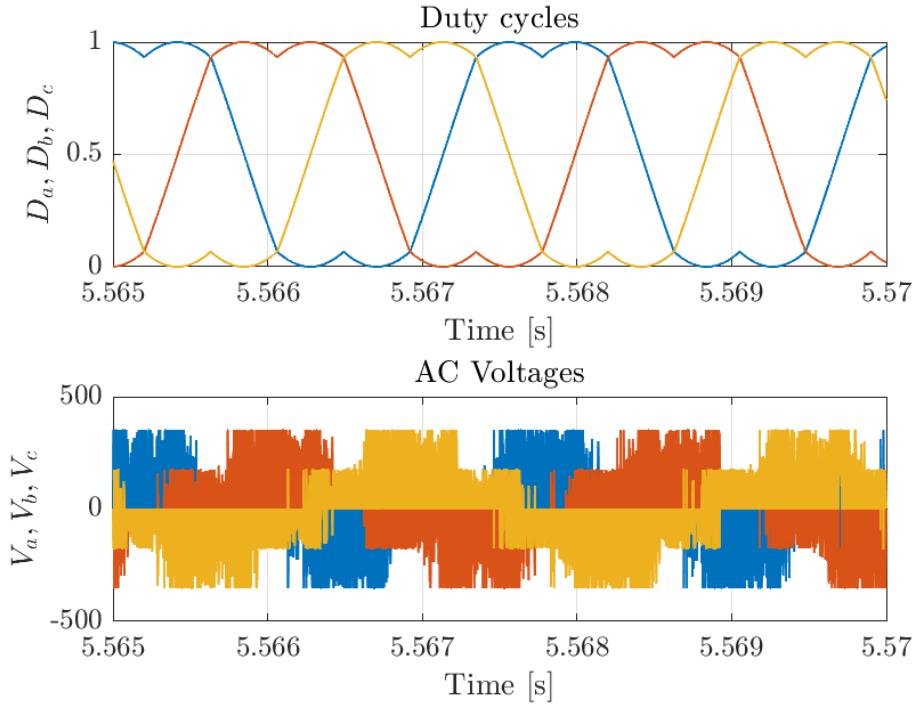


Figura 5.34: Duty cycles y tensiones alternas.

Por ello se desarrolla un modelo en PLECS que incorpora el lazo de control, el inversor con MOSFETs, la planta mecánica simplificada, y a la cual se le discretiza la adquisición y el control, de manera que es una aproximación muy realista de la posterior implementación en un microcontrolador. Además se incorporan cálculos térmicos de pérdidas y eficiencia.

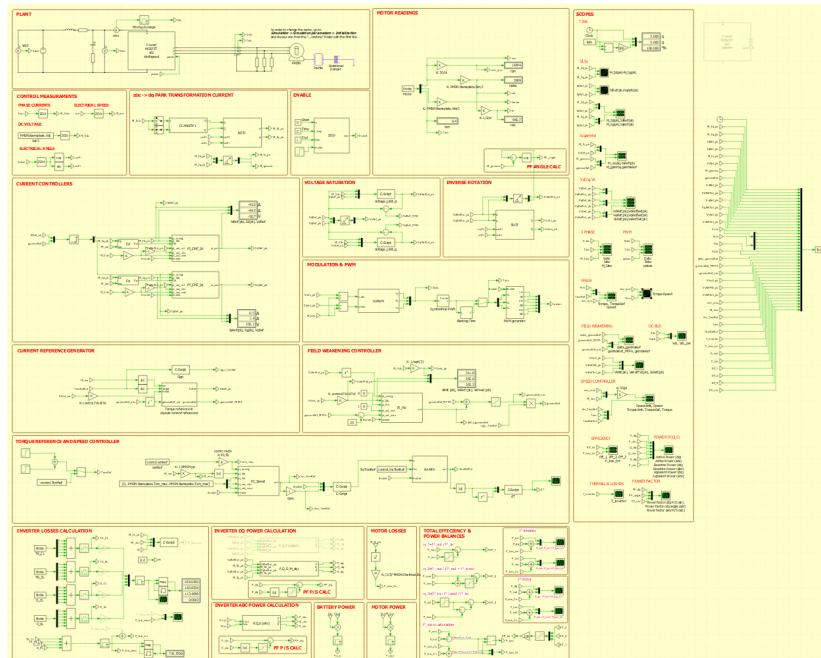


Figura 5.35: Modelo de simulación en PLECS.

Se puede observar que la representación de los bloques en este modelo no sigue el EMR, ya que se elige una implementación más práctica y realista. Destaca la implementación de las funciones de control utilizando la librería PERGAMON, desarrollada por el CITCEA-UPC. Esta librería reproduce completamente el código de las funciones matemáticas implementadas en el control, como los PI, el SVPWM..., en el software PLECS, lo que facilita la correlación de cualquier modelo con la implementación final en un sistema discreto.

A continuación se presentan los diferentes bloques que forman el modelo.

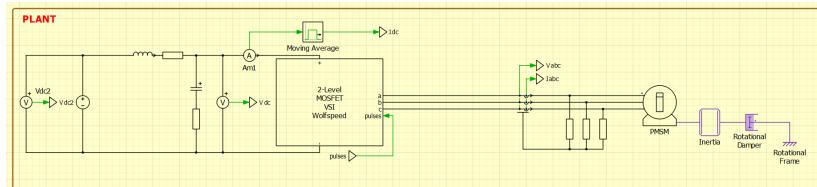


Figura 5.36: Planta electromecánica del conjunto fuente-inversor-motor-carga.

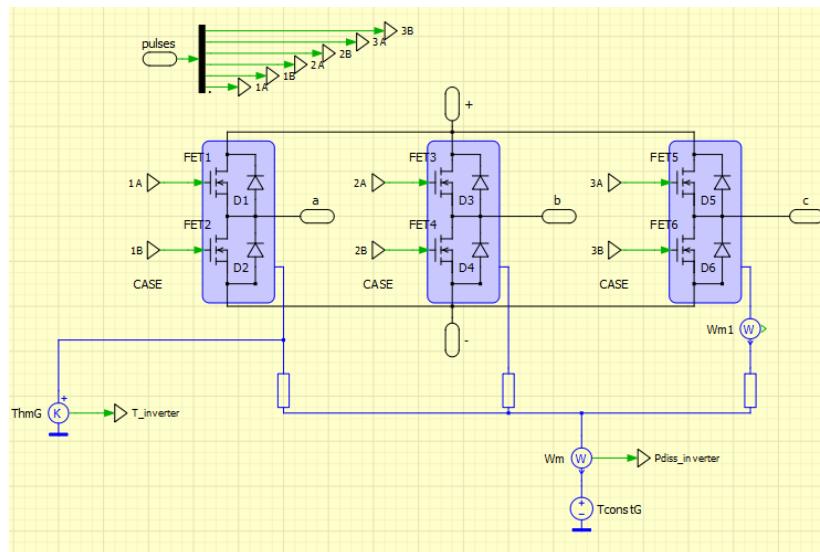


Figura 5.37: Detalle del subbloque VSI, donde se realiza la conexión electrotérmica de los módulos de potencia a la fuente DC, al motor y a la *coldplate*.

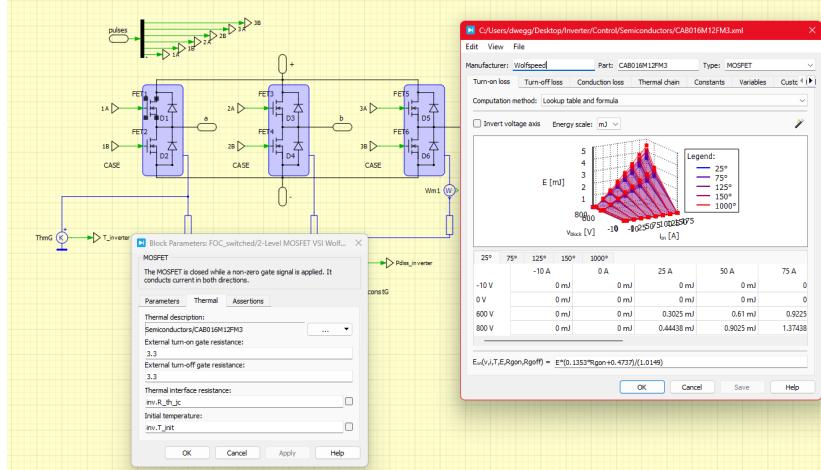


Figura 5.38: Tanto los MOSFETs como los diodos integrados están modelados térmicamente de mano del fabricante, lo que facilita mucho la estimación de pérdidas y la simulación térmica.

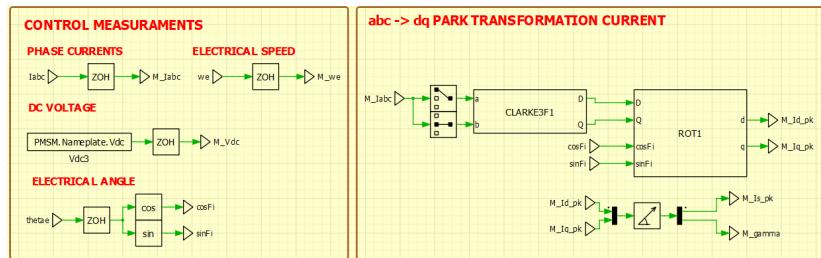


Figura 5.39: Se modelan los tiempos de adquisición del ADC mediante el uso de *zero order holds*. Se implementa la transformada de las corrientes, tanto de a, b, c al espacio $d - q$ como de coordenadas cartesianas a coordenadas polares.

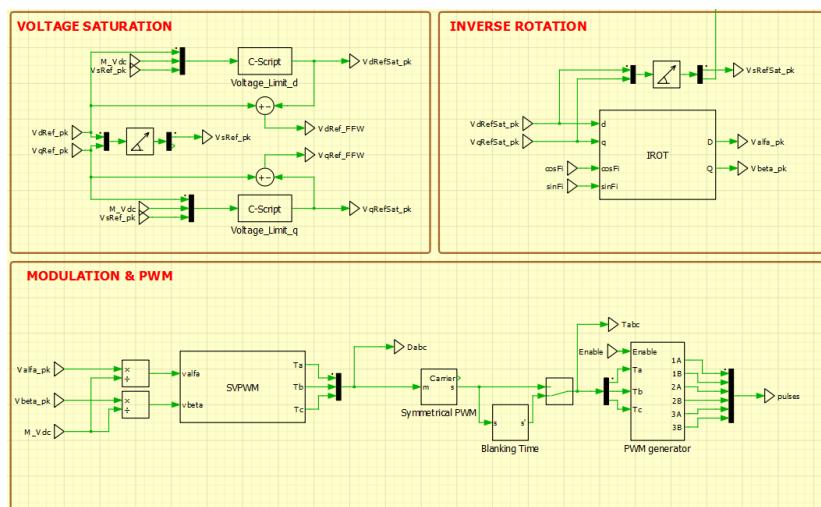


Figura 5.40: Saturación y síntesis de las tensiones V_d y V_q mediante la transformada de Clarke inversa y la modulación SVPWM de la librería PERGAMON. Se modelan también los tiempos muertos de la modulación.

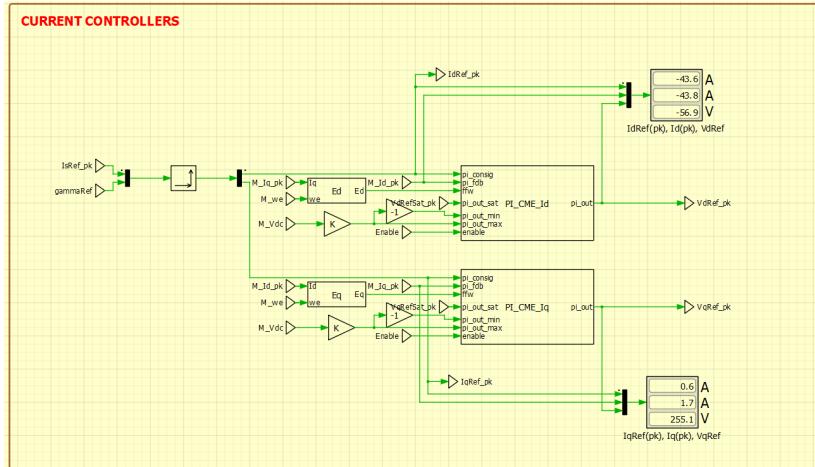


Figura 5.41: Los lazos de corriente están implementados con PI's discretos de la librería PERGAMON y afinados analíticamente con el procedimiento mostrado anteriormente.

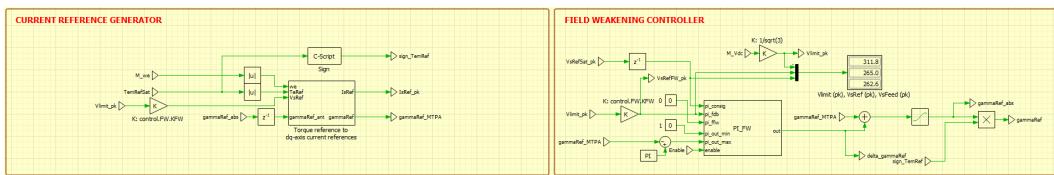


Figura 5.42: Consigna de corriente con debilitamiento de campo.

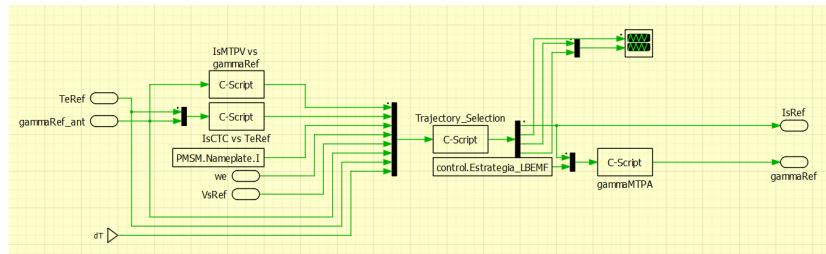


Figura 5.43: Detalle del bloque de cálculo de corriente, donde se implementan las trayectorias de control del PMSM como ecuaciones analíticas resueltas.

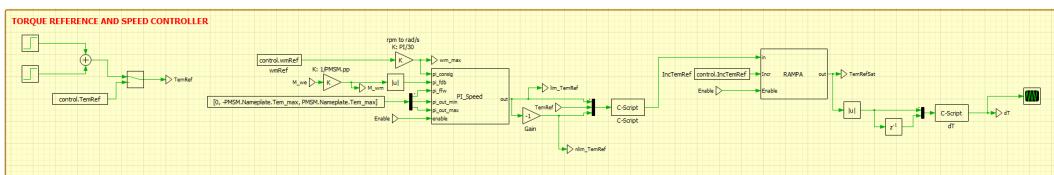


Figura 5.44: Consigna de par y lazo de velocidad como saturación de la consigna de par.

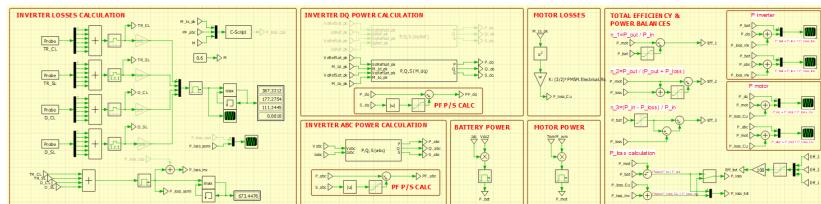


Figura 5.45: Cálculo de pérdidas, eficiencia y factor de potencia.

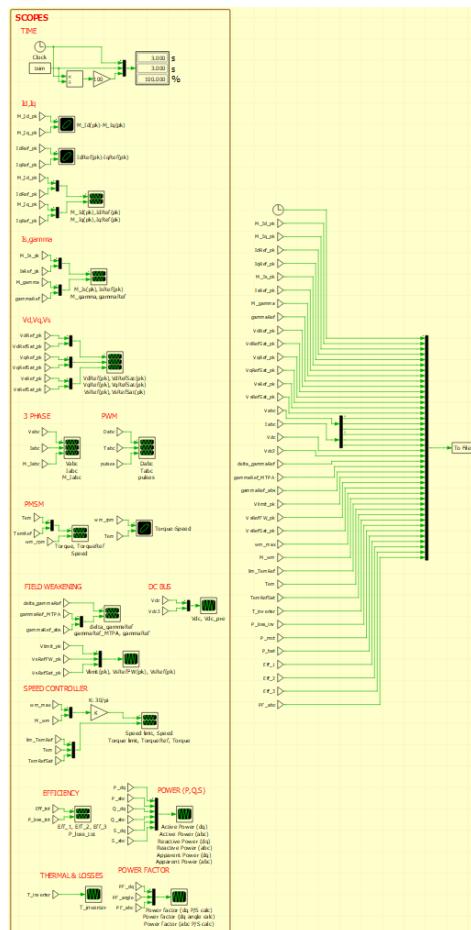


Figura 5.46: Visualización y registro de las variables de interés para el análisis y el procesamiento de datos.

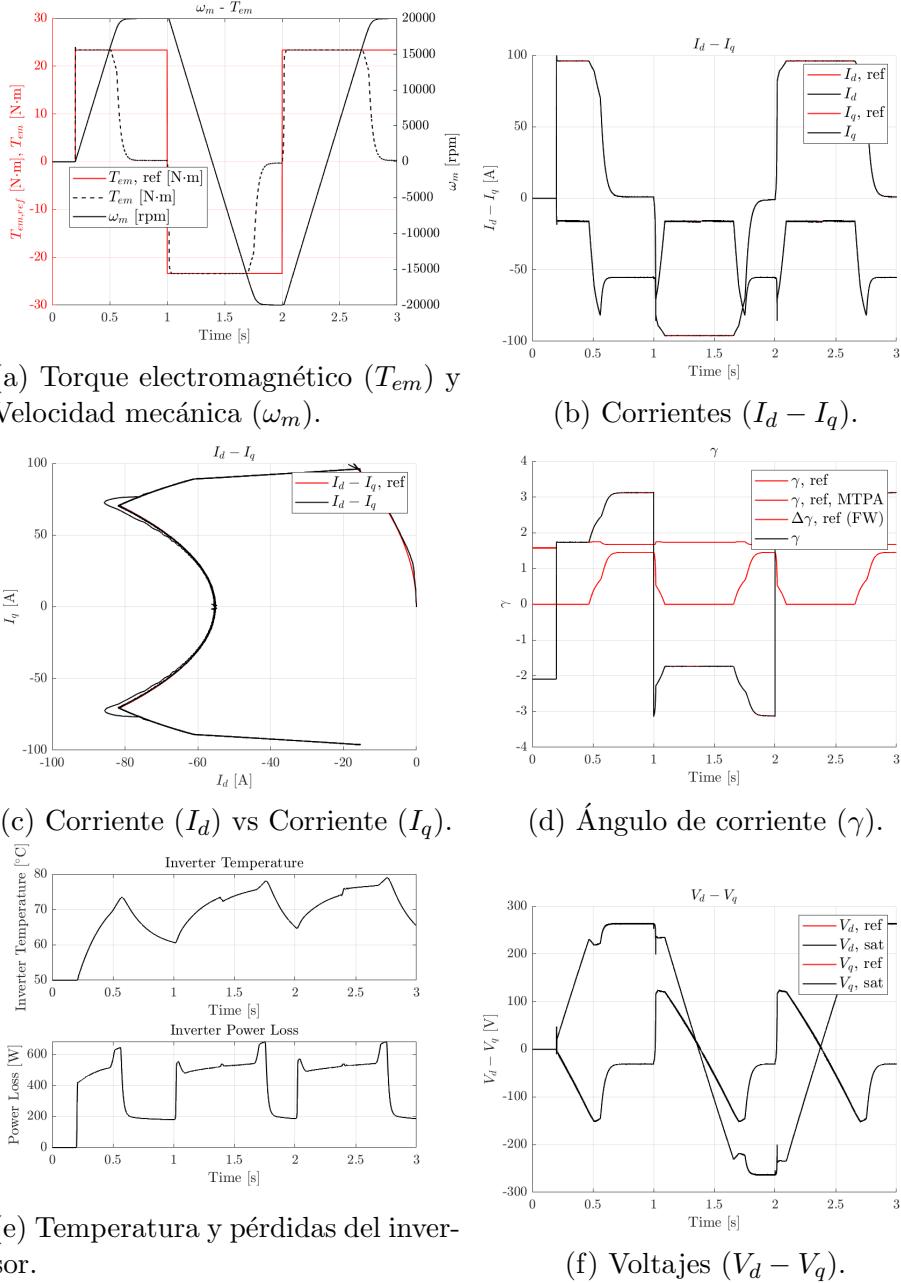


Figura 5.47: Resultados de la simulación.

Como se puede observar, se ha optado por consignar un escalón de par del 90 % del par máximo hasta llegar a la velocidad máxima, donde el mismo control es capaz de limitarla. Posteriormente, se consigna un escalón de par igual pero de signo opuesto, para generar una situación extrema y verificar la robustez del control. De esta manera, se evalúa el comportamiento del control vectorial en las circunstancias más adversas, así como el rendimiento teórico del inversor a potencia máxima.

Destaca la claridad con la que esta simulación permite apreciar las trayectorias de control en la figura (c), que muestra la consigna y el valor medido de i_d e i_q .

5.3. Hardware

5.3.1. Requisitos y pre-concepto

Para definir los requisitos del inversor de tracción, es crucial considerar las restricciones y exigencias del tren de potencia que impone la normativa de la competición, así como los parámetros eléctricos del vehículo en particular en el cual se va a implementar.

Potencia

La norma **EV2.2.1** dicta que la potencia en la salida de la batería no debe exceder los 80 kW. Esta restricción es crucial en el diseño del inversor, ya que se prevé que el vehículo sea impulsado por un solo convertidor con esta potencia máxima. Por ende, el inversor debe estar dimensionado para manejar máximos de potencia de hasta 80 kW. Dado que se trata de un inversor doble, la asignación de potencia se divide en 40 kW por motor, aunque se podría necesitar más potencia en uno de los motores durante la aceleración en una curva. Esta decisión se toma pensando en el futuro del equipo, cuando implemente 4 motores, lo que dotaría al vehículo de hasta 160 kW de máximo. Sin embargo, en ese escenario, solo se podrían utilizar 80 kW repartidos entre las 4 ruedas, con un máximo de 40 kW por rueda.

La prueba donde se espera utilizar esta potencia máxima es la *Acceleration*, donde se podría requerir de los 80 kW durante un máximo de 10 segundos, siendo esta una aproximación muy conservadora. Por lo tanto, la potencia máxima queda como:

$$P_{out,max,tot} = 80\text{ kW}(2 \cdot 40\text{ kW})(10\text{ s máx.})$$

Por otro lado, el requisito de potencia media es distinto. Sería un error dimensionar la potencia media del inversor como el valor máximo, ya que esto conduciría a un sobredimensionamiento excesivo de la refrigeración, los conductores, los conectores y los dispositivos de potencia. En cambio, se opta por determinar el valor medio de potencia requerido durante la prueba más exigente, la *Endurance*. En esta prueba, el vehículo debe recorrer aproximadamente 22 km, lo que equivale a alrededor de media hora de uso continuo. En la *Endurance*, considerar la frenada regenerativa es esencial, ya que aumenta el valor medio de la potencia total, sumándose a la potencia de tracción. Se ha calculado el valor medio de potencia a partir de una simulación de la *Endurance* que llega a máximos de 80 kW:

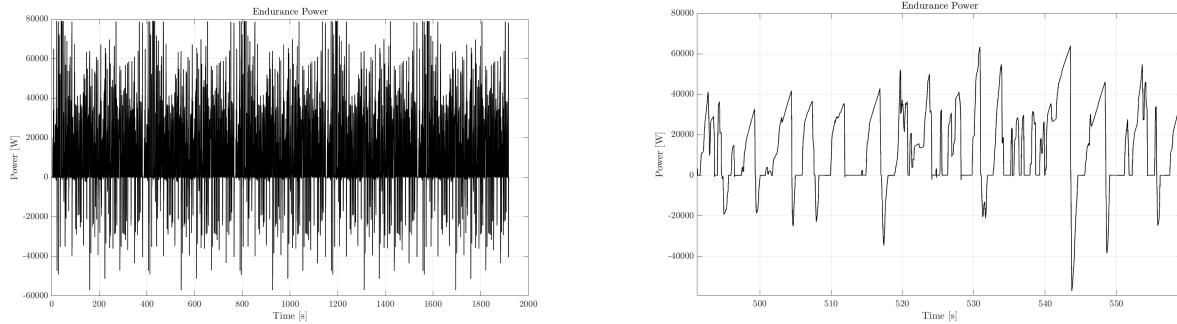


Figura 5.48: Potencia instantánea que sale de la batería en un evento de *Endurance* (Tiempo completo y detalle de un fragmento).

A continuación se muestra el cálculo del valor RMS de la potencia requerida, basado en los datos de potencia:

```
% Calcular el cuadrado de los valores de potencia
power_squared = power_time.Data.^2;

% Calcular el promedio de los valores cuadrados
mean_power_squared = mean(power_squared);

% Tomar la raíz cuadrada del promedio de los valores cuadrados para obtener el valor RMS
power_rms = sqrt(mean_power_squared);

power_rms =
```

2.3193e+04

Esto demuestra que el valor medio de potencia requerido es considerablemente menor que el pico máximo, en concreto un $\frac{23,2\text{kW}}{80\text{kW}} = 29\%$. Por lo tanto, se dimensiona el inversor considerando una potencia media de 35 kW, es decir, 17.5 kW por motor. Esta cifra proporciona un margen de seguridad de 11.8 kW respecto a la simulación, lo que permite algo de juego en el reparto de potencia entre ambos motores. De esta manera, la potencia constante queda como:

$$P_{out,const,tot} = 35\text{kW}(2 \cdot 17,5\text{kW})$$

Cabe destacar que se está calculando la potencia aparente del convertidor, ya que la potencia activa y la reactiva se reparten en función del factor de potencia, que no es constante y depende de la planta mecánica y la situación del motor. La potencia activa es la que usa el motor para acelerar o frenar, y la reactiva la consume o suministra el DC-link. Otra nota es que la simulación es poco realista puesto que utiliza picos de potencia máxima, cuando en realidad, en la prueba de la *Endurance* se suele limitar el valor de estos picos con tal de extender la autonomía.

Además, existe la norma **EV4.1.1** *The maximum permitted voltage that may occur between any two electrical connections is 600 VDC and for motor controller/inverters internal low power control signals 630 VDC.*, que impone el límite de 600 V para la tensión de bus máxima. Es de interés que el inversor esté dimensionado a esta

tensión de funcionamiento, 600 VDC, para permitir máxima flexibilidad con el diseño de la batería, por ejemplo. Al usar la tensión más alta posible, se obtiene un beneficio en la reducción de la corriente, que implica menos pérdidas en los conductores y permite reducir la sección de cables, pletinas, conectores y otros conductores.

Ya que la estrategia de modulación es SVPWM y la tensión máxima es de 600 V, la tensión alterna fase-neutro de un motor se expresa como:

$$V_{ph-n,pico,600VDC} = \frac{V_{DC}}{\sqrt{3}} = \frac{600V}{\sqrt{3}} = 346V$$

$$V_{ph-n,RMS,600VDC} = \frac{V_{ph-n,pico}}{\sqrt{2}} = \frac{346V}{\sqrt{2}} = 245V$$

Sin embargo, la batería no estará constantemente a 600 VDC, por lo que para poder entregar la potencia de 40 kW pico por inversor en un rango de tensiones adecuado se debería calcular la corriente con una tensión menor. Se escoge 450 VDC como tensión mínima a partir de la cual se puede entregar la potencia máxima de 40 kW por inversor. Entonces, la corriente de fase de un motor queda:

$$V_{ph-n,pico,450VDC} = \frac{V_{DC}}{\sqrt{3}} = \frac{450V}{\sqrt{3}} = 261V$$

$$V_{ph-n,RMS,450VDC} = \frac{V_{ph-n,pico}}{\sqrt{2}} = \frac{261V}{\sqrt{2}} = 184V$$

$$I_{ph,RMS,max} = \frac{P_{out,max}}{3 \cdot V_{ph-n,RMS,450VDC}} = \frac{40kW}{3 \cdot 184V} = 72A$$

$$I_{ph,pico,max} = I_{ph,RMS,max} \cdot \sqrt{2} = 72A \cdot \sqrt{2} = 102A$$

De la misma manera que con la potencia, se puede obtener el valor de corriente constante a una tensión menor, ya que el resultado será más restrictivo:

$$I_{ph,RMS,const} = \frac{P_{out,const}}{3 \cdot V_{ph-n,RMS,450VDC}} = \frac{17,5kW}{3 \cdot 184V} = 32A$$

$$I_{ph,pico,const} = I_{ph,RMS,const} \cdot \sqrt{2} = 32A \cdot \sqrt{2} = 45A$$

Iterando el cálculo de potencia, se puede ver que si se dimensiona a estas corrientes, las potencias máxima y constante calculadas a 600 VDC son considerablemente mayores:

$$P_{out,max} = 3 \cdot V_{ph-n,RMS,600VDC} \cdot I_{ph,RMS,max} = 3 \cdot 245V \cdot 72A = 53kW$$

$$P_{out,const} = 3 \cdot V_{ph-n,RMS,600VDC} \cdot I_{ph,RMS,const} = 3 \cdot 245V \cdot 32A = 23,5kW$$

$$P_{out,max,tot} = 2 \cdot P_{out,max} = 2 \cdot 53kW = 106kW$$

$$P_{out,const,tot} = 2 \cdot P_{out,const} = 2 \cdot 23,5kW = 47kW$$

Velocidad

Puesto que se va a controlar un motor con posibilidad de operación en debilitamiento de campo, es necesario conocer la frecuencia eléctrica máxima que se va a tener que poder sintetizar. Este requisito va a dimensionar la velocidad de los lazos de control, y en última instancia, la frecuencia de conmutación. El motor en estudio tiene 3 pares de polos y una velocidad angular mecánica máxima de 20000 RPM. Por

lo tanto, la frecuencia eléctrica máxima que se debe sintetizar se calcula de la siguiente manera:

$$f_{e,max} = \frac{pp \cdot \omega_{m,max,RPM}}{60} = \frac{3 \cdot 20000RPM}{60} = 1000\text{Hz}$$

Dejando un poco de margen para la compatibilidad con motores de más polos, se escoge una frecuencia máxima de 1200 Hz. Para sintetizar esta frecuencia eléctrica con poca distorsión armónica, se debe escoger una frecuencia de conmutación al menos 30 veces superior, para tener como mínimo 30 pulsos por periodo a estas frecuencias.

$$f_{conm} > 30 \cdot f_{e,max} = 30 \cdot 1200\text{Hz} = 36\text{kHz} \rightarrow f_{conm} = 50\text{kHz}$$

Se debe considerar también que con una frecuencia de conmutación mayor, las pérdidas de conmutación serán más grandes, pero el tamaño del bus de condensadores será más pequeño. Además, el lazo de control debe ir a 50 kHz, con lo que el microcontrolador que lo implemente debe ser capaz de ejecutar todos los cálculos en menos de $\frac{1}{50\text{kHz}} = 20\mu\text{s}$.

Es importante que el control sea mucho más rápido que la planta eléctrica, cuya constante de tiempo es de:

$$\min\left(\frac{L_d}{R_s}, \frac{L_q}{R_s}\right) = \min\left(\frac{188,7\mu\text{H}}{0,15\Omega}, \frac{283,1\mu\text{H}}{0,15\Omega}\right) = \min(1,258\text{ms}, 1,887\text{ms}) = 1,258\text{ms}$$

$$1,258\text{ms} \gg 20\mu\text{s}$$

Normativa

La normativa de la Formula Student no impone normativas muy restrictivas, ya que la mayoría están enfocadas a la seguridad. Estas son las normas que afectarán al diseño del inversor:

- **EV2.2.2** *Regenerating energy is allowed and unrestricted.* La posibilidad de regenerar energía implica que el inversor debe ser capaz de consignar par en el sentido opuesto a la velocidad de los motores para frenar, lo que tendrá un impacto fundamental en el diseño del control. La topología de VSI es bidireccional en sí misma.
- **EV2.2.3** *Wheels must not be spun in reverse.* Podría impactar la lógica de control del inversor y en la adquisición de los sensores de posición para evitar la marcha atrás. Se pueden implementar algoritmos de dependencia de dirección para que ambos motores traccionen el vehículo en la misma dirección.
- **EV3.1.1** *TS enclosures, see EV1.1.2, must consist of either*
 - *a grounded solid layer made of at least 0.5 mm thick electrically conductive material, aluminium or better, having a resistance below 300 mΩ, measured with a current of 1 A, to LVS ground and able to continuously carry at least 10 % of the TS accumulator main fuse current rating or*
 - *be fully made out of electrically insulating materials having an isolation resistance of at least 2 MΩ, measured with a voltage of 500*

V. The enclosure must be rigid and must prevent possible mechanical penetrations. Protruding electrically conductive parts, such as fasteners or connectors, must follow EV3.1.2

The TSAC might use at least 0.9 mm thick steel layer as the grounded layer.

Tendrá efectos en el diseño del empaquetado del convertidor y en la selección de materiales para garantizar la seguridad eléctrica y mecánica del convertidor.

- **EV3.2.5** All overcurrent protection devices that are part of the TS must not rely on programmable logic. The overcurrent protection function of motor controllers/inverters for the motor outputs may rely on programmable logic. Los dispositivos de protección contra sobrecorriente en el sistema de tracción para el motor pueden depender de lógica programable, lo que permite utilizar el sensado de corriente para garantizar esta protección.
- **EV4.1.2** All components in the TS must be rated for the maximum TS voltage. The TS area of a PCB, see EV4.3.6, is considered as one component. Every input connected to the TS must be rated to the maximum TS voltage. Tendrá efectos en la selección de los componentes del circuito de potencia del inversor.
- **EV4.1.3** All components must be rated for the maximum possible temperature that may occur during usage. Impactará en la selección de componentes que puedan manejar las temperaturas esperadas.
- **EV4.2.1** TS enclosures, see EV1.1.2, must be labeled with (a) reasonably sized sticker(s) according to “ISO 7010-W012” (triangle with a black lightning bolt on a yellow background). The sticker must also contain the text “High Voltage” if the voltage is more than 60 VDC or 50 VACRMS. Impacta en los requisitos de señalización y seguridad del empaquetado.
- **EV4.3.1** The entire TS and LVS must be galvanically isolated, see EV1.2.1 and IN4.1.1. Afecta el diseño de la separación y el aislamiento entre ambos sistemas.
- **EV4.3.4** Where both TS and LVS are present within an enclosure, they must be separated by barriers made of moisture-resistant insulating materials or maintain the following spacing through the air, or over a surface:

Cuadro 5.1: Voltage Spacing Requirements

Voltage	Spacing
$U < 100\text{VDC}$	10 mm
$100\text{VDC} < U < 200\text{VDC}$	20 mm
$U > 200\text{VDC}$	30 mm

Impacta en el diseño del empaquetado del inversor. Se usarán aislantes como el Nomex en caso de que no se pueda garantizar el espaciado por aire.

- **EV4.3.6** If TS and LVS are on the same PCB, they must be on separate well-defined areas of the board, meeting the spacing requirements in table 5, each area

clearly marked with “TS” or “LV”. The outline of the area required for spacing must be marked. “Conformal coating” refers to a coating insulator, solder resist is not a coating.

Cuadro 5.2: Voltage Spacing Requirements

Voltage	Over Surface	Through Air (Cut in board)	Conformal Coating
0 to 50	1.6 mm	1.6 mm	1.0 mm
50 to 150	6.4 mm	3.2 mm	2.0 mm
150 to 300	9.5 mm	6.4 mm	3.0 mm
300 to 600	12.7 mm	9.5 mm	4.0 mm

Tendrá efectos en el diseño de la PCB de potencia.

- **EV4.5.3** *The temperature rating for TS wiring, connections, and insulation must be appropriate for the expected surrounding temperatures but at least 85 °C.* Impactará en la selección de cables y materiales aislantes.
- **EV4.5.4** *TS components and containers must be protected from moisture in the form of rain or puddles, see IN9.* Impactará en el diseño de la caja.
- **EV4.5.6** *All TS wiring must be completed to professional standards with appropriately sized conductors and terminals and with adequate strain relief and protection from loosening due to vibration etc.* Tendrá efectos en el diseño de las conexiones y terminales.
- **EV4.5.10** *Every TS connector outside of a housing must include a pilot contact/interlock line which is part of the SDC. Housings only used to avoid interlocks are prohibited.* Impactará en el diseño de los conectores y sistemas de interconexión.
- **EV4.5.11** *All TS connections must be designed so that they use intentional current paths through conductors such as copper or aluminium and must not rely on steel bolts to be the primary conductor.* Tendrá efectos en el diseño de las conexiones y la selección de materiales adecuados.
- **EV4.5.12** *All TS connections must not include compressible material such as plastic in the stack-up or as a fastener. FR-4 is allowed.* Impactará en el diseño de las conexiones y la selección de materiales adecuados.
- **EV4.5.13** *TS connectors outside of TS enclosures must be designed in a way, that the TS cannot be activated, see EV4.11, if connected in any way other than the design intent configuration.* Tendrá efectos en el diseño de los conectores y la seguridad.
- **EV4.5.14** *All electrical connections, including bolts, nuts, and other fasteners, in the high current path of the TS must be secured from unintentional loosening. Fasteners must use positive locking mechanisms, see T10.2, that are suitable for high temperatures, see EV4.5.3.* Impactará en el diseño de los sistemas de fijación y bloqueo, especialmente en las conexiones de potencia.

- ***EV4.5.16*** *Soldered connections in the high current path are only allowed if all of the following are true:*
 - *connections on PCBs*
 - *the connected devices are not cells or wires*
 - *the devices are additionally mechanically secured against loosening*

Tendrá efectos en el diseño de las conexiones y el uso de soldaduras. El uso de sistemas alternativos de conexión en placa como el *press-fit*, facilita el cumplimiento de esta norma.

- ***EV4.9.1*** *If a discharge circuit is required to meet EV6.1.5, it must be designed to handle the maximum TS voltage permanently. After three subsequent discharges within 15 s in total, the discharge time specified in EV6.1.5 may be exceeded. Full discharging functionality must be given after a reasonable time with a deactivated discharge circuit.* Se deberá integrar un circuito de descarga en el inversor que cumpla con estos requisitos.
- ***EV4.9.2*** *The discharge circuit must be wired in a way that it is always active whenever the SDC is open. Furthermore, the discharge circuit must be fail-safe such that it still discharges the intermediate circuit capacitors if the HVD has been opened or the TS accumulator is disconnected.* Tendrá efectos en la implementación del circuito de descarga.
- ***EV2.2.1 EV4.10.2*** *The TSAL itself must have a red light, flashing continuously with a frequency between 2 Hz and 5 Hz and a duty cycle of 50 %, active if and only if the LVS is active and the voltage across any DC-link capacitor exceeds*
 - *60 VDC or 50 VACRMS*
 - *Half the nominal TS voltage*

whichever is lower

Se deberá implementar esta detección.

- ***EV4.10.4*** *The mentioned voltage detection must be performed inside the respective TS enclosure.* Obliga a situar la detección de alta tensión en el propio *DC-link*.

Estas restricciones no solo definen los límites de diseño del inversor, sino que también influyen en la selección de componentes y la estrategia de control.

Resumen de Requisitos de *Hardware*

Con toda la información que se ha recopilado se pueden listar los requisitos más importantes del convertidor:

- **Topología del convertidor:** VSI doble.
- **Potencia pico:** 80 kW ($2 \cdot 40$ kW).

- **Potencia constante:** 35 kW ($2 \cdot 17,5$ kW).
- **Tensión DC máxima:** 600 V.
- **Tensión fase-neutro sintetizada máxima:** 245 V,RMS (SVPWM).
- **Corriente de fase máxima:** 80 A,RMS.
- **Aislamiento galvánico entre TS y LVS.**
- **Detección de tensión.**
- **Circuito de descarga integrado.**

Requisitos Adicionales

Además de las restricciones normativas, los requisitos del inversor también deben tener en cuenta las demandas específicas del sistema de tracción. Entre estos requisitos se encuentran:

- **Densidad de Potencia:** El inversor debe ser capaz de proporcionar una alta densidad de potencia para facilitar la integración en el vehículo.
- **Eficiencia:** Se busca una eficiencia óptima para maximizar la autonomía del monoplaza y llevar el máximo de energía de la batería a los neumáticos.
- **Fiabilidad:** Dado el entorno de competición, el inversor debe ser altamente confiable y capaz de operar en las condiciones de una competición, como temperaturas ambientales y humedades altas.
- **Flexibilidad:** El diseño del inversor debe ser lo suficientemente flexible para adaptarse a posibles cambios en el sistema de tracción y comunicación con el vehículo.
- **Facilidad de mantenimiento:** Consideraciones para facilitar el mantenimiento y la reparación en caso de fallos durante la competición.

Boceto del empaquetado

Antes de entrar en el diseño detallado del convertidor, se realizaron algunos bocetos preliminares para visualizar la disposición de los componentes y planificar la distribución espacial. Estos bocetos iniciales sirven como punto de partida para el diseño final del empaquetado del inversor.

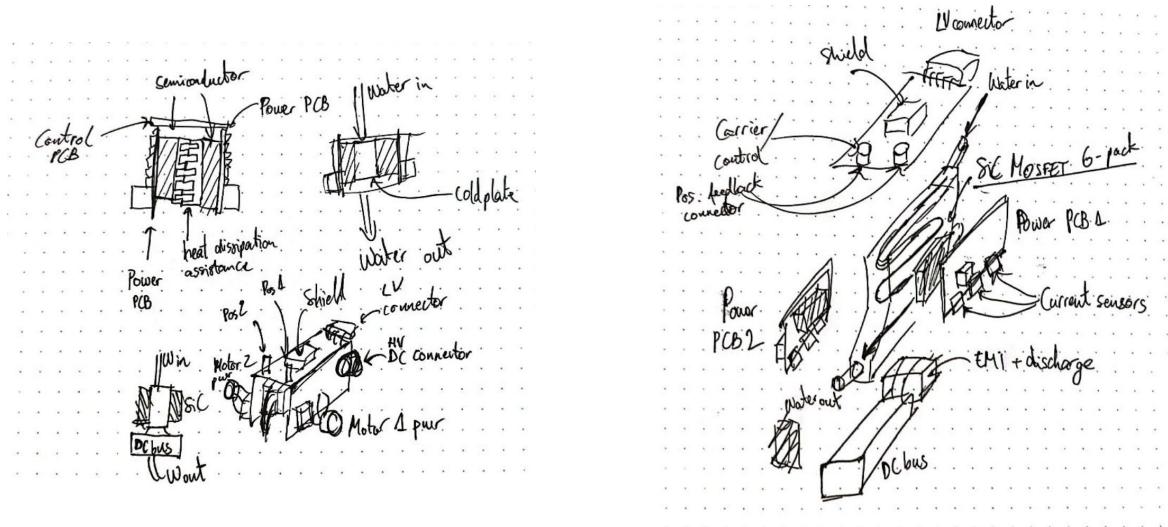


Figura 5.49: Bocetos preliminares del empaquetado del inversor.

En estos dos primeros conceptos se explora el uso de una sola *coldplate* para refrigerar ambos semiconductores. Adicionalmente se propone refrigerar el DC-link, aunque posteriormente se encuentra que no es necesario. Se ha optado por una configuración que separa claramente los módulos de potencia de la placa de control, facilitando así el mantenimiento y la disipación de calor.

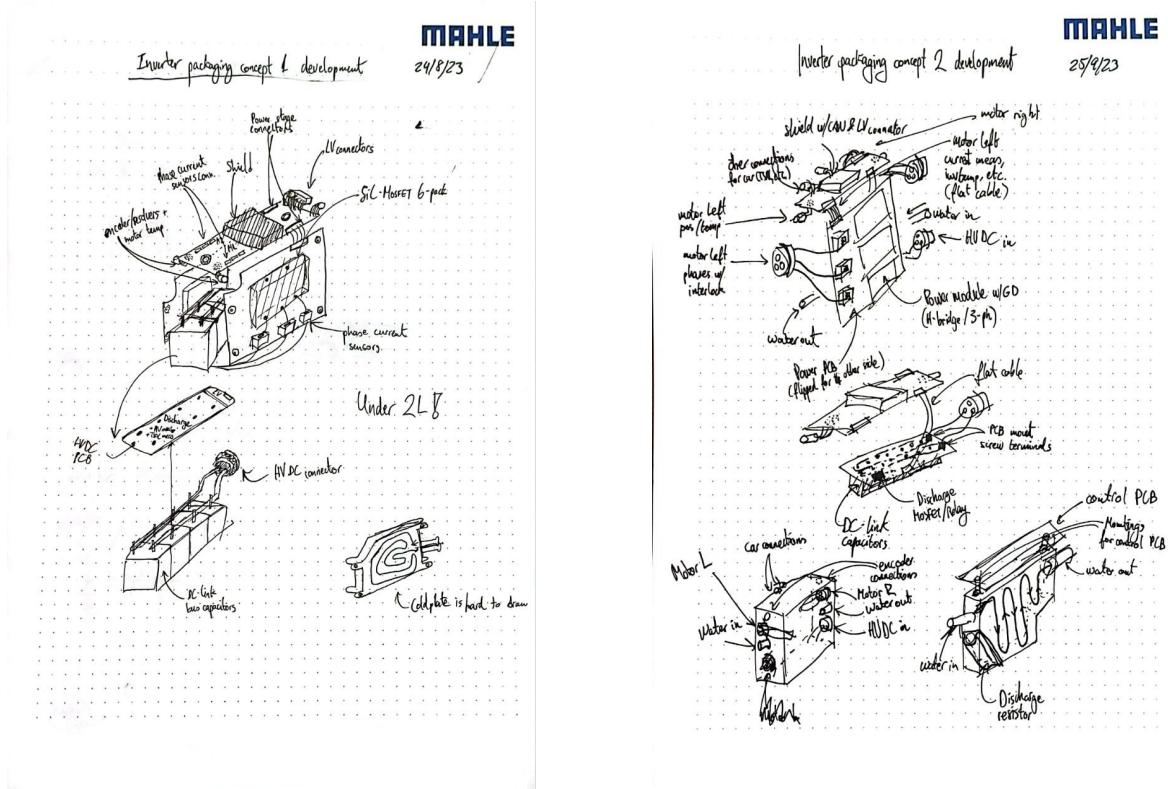


Figura 5.50: Evolución de los bocetos del empaquetado del inversor.

En los bocetos posteriores, se ha refinado la disposición de los componentes para

mejorar la accesibilidad y la eficiencia de refrigeración. La disposición de los conectores y la distribución de los conductores también se ha ajustado para optimizar la densidad de potencia y la eficiencia del diseño. Estos cambios reflejan un enfoque hacia un empaquetado más eficiente y funcional del inversor. De todas maneras, todavía presentan muchas complicaciones en el ensamblaje y fabricación de algunos elementos como la *coldplate*.

Estos bocetos iniciales proporcionan una idea visual de cómo se podría organizar el empaquetado del inversor. A medida que avanza el diseño, se realizarán ajustes a la vez que se encuentren limitaciones con los componentes específicos seleccionados y se hagan consideraciones eléctricas y térmicas que en este punto no se han tenido.

5.3.2. Topología y concepto

Con el fin de producir las tensiones trifásicas que calcula el control para los dos motores se implementa un ondulador trifásico fuente de voltaje doble (*dual VSI*). Poniendo el foco en uno solo de los convertidores, existen varias topologías que permiten hacer un ondulador trifásico, pero la más utilizada es el VSI de 2 niveles, formado por tres ramas de medio puente. Otras topologías de más niveles logran sintetizar las tensiones con menos distorsión armónica, pero dado que el motor eléctrico es una carga inductiva, y que el control está basado en consignas de corriente, la distorsión armónica del convertidor tiene un impacto muy poco significativo en el rendimiento global. De esta manera, se justifica la implementación del VSI dual.

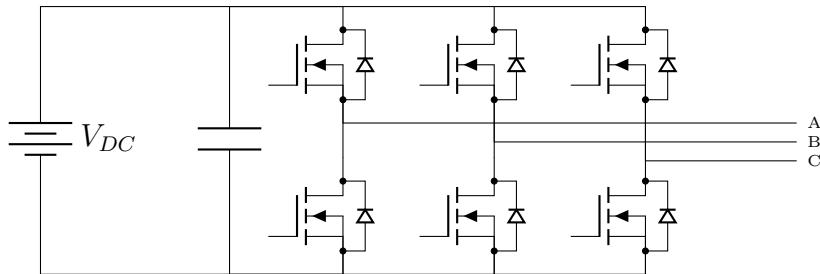


Figura 5.51: VSI con MOSFETs.

Ya que el convertidor implementa código propio, se decide implementar dos VSI en el mismo convertidor, de modo que se opta por unificar algunos elementos de ambos como la refrigeración con el fin de optimizar el peso y el espacio. Esta decisión evita duplicados de medidas, componentes y software, sin embargo, conlleva otros retos, como por ejemplo, que el microcontrolador deberá ser capaz de ejecutar los dos lazos de control al mismo tiempo.

Para adquirir las variables necesarias para el control y la interfaz con el vehículo y sus periféricos, se requieren los submódulos que se presentan en este diagrama de bloques.

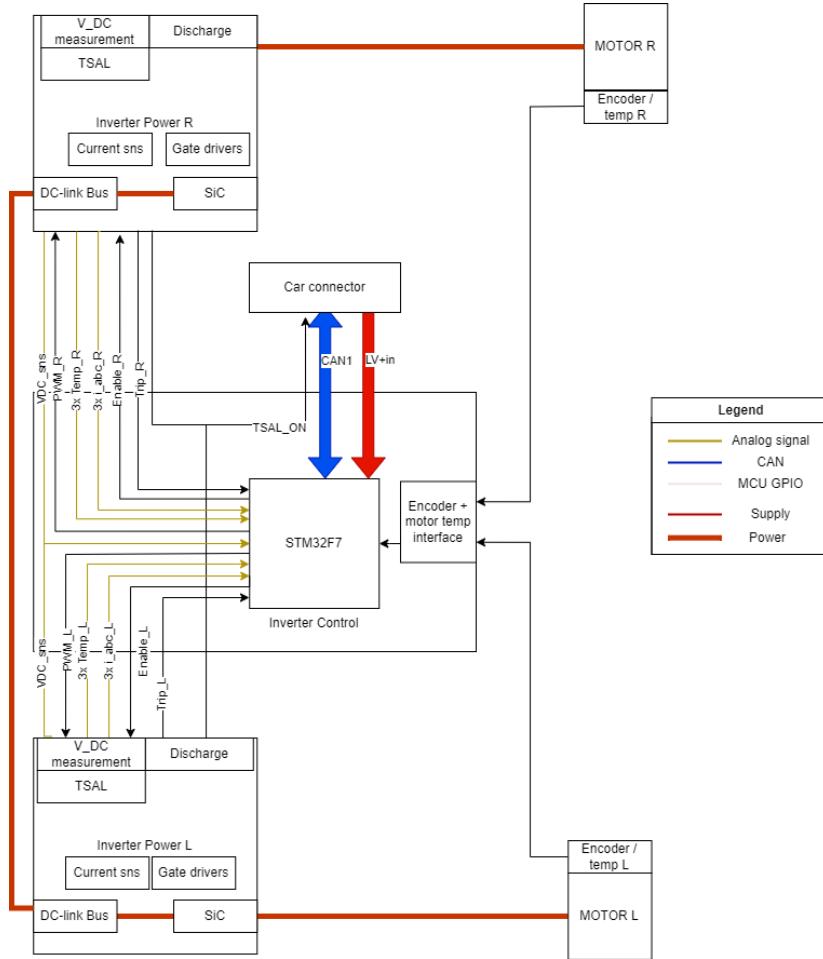


Figura 5.52: Diagrama de bloques del sistema completo.

El convertidor se divide en 3 PCBs, *Inverter Power*, que se instala por duplicado (una por motor), e *Inverter Control*. Como su nombre indica, *Inverter Power* alojará todos los componentes de potencia, incluyendo los *gate drivers*, los sensores de corriente, los semiconductores, los DC-links y los conectores de potencia. Además, en esta placa se puede encontrar el sensado de la tensión de los buses, los circuitos de descarga, y la detección de alta tensión para la *TSAL*. El sensado de tensión sería el único subcircuito repetido, pero esto solamente aporta redundancia y tolerancia al fallo.

Por su parte, *Inverter Control* contiene el microcontrolador de la familia STM32F7 para consignar la conmutación a los *gate drivers*, así como para realizar las lecturas de corriente, tensión y temperatura, las interfaces con los sensores de posición de los motores o los protocolos comunicación CAN y USB.

El montaje de estas placas se realiza de forma compacta y eficiente, de manera que cabe una *coldplate* entre medias de las dos de potencia para refrigerar los semiconductores de ambos inversores. Se encajan de manera que la placa de control se puede conectar a las placas de potencia mediante conectores placa a placa. Las conexiones de potencia facilitan la integración con el cableado del monoplaza debido a su posicionamiento.

5.3.3. Semiconductores

Tecnología de Semiconductores

La decisión de emplear MOSFETs de carburo de silicio (SiC) como interruptores se fundamenta en consideraciones específicas de la aplicación y en los requisitos de la competición. En un entorno donde la reducción de peso y volumen es crucial, el SiC emerge como una opción destacada frente a alternativas como el IGBT de silicio, el FET de GaN o el MOSFET de silicio. Aunque que el precio no es una restricción principal en este contexto, el atractivo del proyecto ha logrado captar la atención de empresas que han proporcionado muestras de semiconductores para el desarrollo del convertidor.

Las ventajas inherentes del SiC, como su rendimiento superior o su resistencia a temperaturas más altas, permiten un diseño más compacto y robusto del inversor de tracción. Estas características son esenciales para cumplir con los requisitos de un monoplaza de competición, donde lograr altas densidades de potencia es muy beneficioso para la integración del resto de componentes del vehículo y aligeramiento del mismo.

Módulos de Potencia

En el diseño del inversor de tracción, se optó por módulos *half-bridge* debido a su idoneidad para el rango de potencias y tensiones del convertidor. Dos modelos de semiconductores se consideraron para su integración: el DFS05HF12EYR1 de Leapers Semiconductor y el CAB016M12FM3 de Wolfspeed.

Ambos modelos cumplen estrictamente con los requisitos de la aplicación, con un voltaje de ruptura ($V_{DS,breakdown}$) de 1200V y una corriente máxima ($I_{DS,max}$) que excede los 80 ARMS. La elección de dos modelos distintos se basa en la intención de realizar pruebas comparativas para verificar las diferencias entre ambos.

El DFS05HF12EYR1 ofrece especificaciones muy buenas en su datasheet, aunque Leapers Semiconductors no lleva muchos años en la industria y no han logrado crear la confianza que otras empresas han conseguido con su experiencia. Por otro lado, el CAB016M12FM3, de la reconocida marca Wolfspeed (antiguamente CREE), aporta la confiabilidad asociada a una empresa con amplia experiencia en el campo.

Según sus respectivos datasheets, ambos modelos permiten alcanzar sin mucho esfuerzo una frecuencia de conmutación de 50 kHz, lo que contribuye significativamente a la reducción del tamaño del bus de continua y optimiza el empaquetado del inversor. La placa de potencia se diseñará para permitir la prueba de ambos modelos, ya que comparten *footprint*, facilitando la adaptabilidad y la evaluación comparativa.

A continuación se muestra una tabla comparativa con los detalles de cada semiconductor:

Parámetro	DFS05HF12EYR1	CAB016M12FM3
$V_{DS,\text{breakdown}}$ [V]	1200	1200
R_{on} [$m\Omega$]	5.5 - 13	16.0 - 28.8
$V_{f,D}$ [V]	3.3 - 4	4.9 - 5.5
T_{rr} [ns]	41.5 - 45	20.0
Q_{rr} [μC]	2.19 - 3.94	1.30
$R_{th,jc}$ [K/W]	0.12 - 0.15	0.543
Q_G [nC]	520	236
C_{in} [nF]	14.5	6.6
$R_{G,\text{int}}$ [Ω]	1.9	2.4
$V_{GS,\text{th}}$ [V]	2.8 - 4.8	1.8 - 3.6
$I_{DS,\text{max}}$ [A]	150	89
		

Cuadro 5.3: Comparación de parámetros entre DFS05HF12EYR1 y CAB016M12FM3.

Análisis de Pérdidas

Los dispositivos semiconductores experimentan pérdidas de energía que influyen significativamente en su eficiencia y desempeño, y se transforman en calor, limitando así la potencia de salida. Estas pérdidas pueden clasificarse en dos categorías fundamentales: las pérdidas de conducción y las pérdidas de conmutación. Las **pérdidas de conducción** surgen cuando el dispositivo se encuentra en estado activo, conduciendo corriente a través de él. Esto genera una caída de voltaje y una disipación de potencia asociada a la resistencia interna del dispositivo. Por otro lado, las **pérdidas de conmutación** se manifiestan durante los ciclos de activación y desactivación del dispositivo, cuando la energía almacenada en la capacitancia del mismo se disipa durante la transición entre los estados de conducción y corte.

En el análisis de la eficiencia de los semiconductores, es imperativo considerar las pérdidas totales, las cuales se definen como la suma de las pérdidas de conducción y las de conmutación:

$$P_{\text{tot}} = P_{\text{cond}} + P_{\text{comm}} \quad (5.49)$$

A continuación, se examinarán detalladamente las pérdidas de conducción, seguidas por un análisis exhaustivo de las pérdidas de conmutación en los módulos seleccionados.

Pérdidas de conducción

Las pérdidas de conducción tienen su origen en la resistencia entre drenador y fuente cuando el MOSFET está en estado de conducción, o en la caída de tensión del diodo cuando es el diodo quien está conduciendo. Según la ley de Ohm y la definición de potencia:

$$P_{\text{cond,MOSFET}} = I_{DS}^2 \cdot R_{DS,on} \quad (5.50)$$

$$P_{\text{cond},D} = I_{SD} \cdot V_f \quad (5.51)$$

Sin embargo, estas expresiones se corresponden con las pérdidas instantáneas y no son útiles a la hora de dimensionar el convertidor. Para ello son necesarias las pérdidas promediadas, pero tienen una expresión analítica muy compleja, ya que dependen de la estrategia de modulación, el índice de modulación instantáneo, el factor de potencia instantáneo, etc. Para el inversor se utiliza SVPWM, pero el cálculo de pérdidas tiene demasiados parámetros instantáneos. Muchas referencias asemejan las pérdidas en SVPWM a las de una modulación PWM sinusoidal (SPWM), con lo que las pérdidas se simplifican y no dependen del desfase entre tensión y corriente ϕ :

$$P_{\text{cond,MOSFET}} \approx I_{\text{RMS}} V_{Q0} \left(\frac{1}{\pi\sqrt{2}} + \frac{mPF}{2\sqrt{8}} \right) + I_{\text{RMS}}^2 R_Q \left(\frac{1}{4} + \frac{2m}{3\pi PF} \right) \quad (5.52)$$

$$P_{\text{cond},D} \approx I_{\text{RMS}} V_{D0} \left(\frac{1}{\pi\sqrt{2}} - \frac{mPF}{2\sqrt{8}} \right) + I_{\text{RMS}}^2 R_D \left(\frac{1}{4} - \frac{2m}{3\pi PF} \right) \quad (5.53)$$

Como se puede apreciar, aunque son más compactas que otras en la bibliografía, estas expresiones son difíciles de abordar, puesto que casi todos los parámetros son instantáneos. Por ello, se ha usado PLECS para estimar las pérdidas de conducción debido a que facilita la simulación detallada de los semiconductores y permite obtener las pérdidas de forma diseccionada por cada dispositivo y tipo de pérdida. PLECS utiliza modelos detallados de los dispositivos, considerando sus características de conmutación y conducción reales.

Con los parámetros de estos modelos, PLECS calcula las pérdidas de conmutación y conducción de manera precisa. Sin embargo, como no tiene en cuenta el circuito completo de los *gate drivers*, no se pueden tomar directamente las pérdidas de conmutación. Se usa un modelo de MOSFET y diodo de Wolfspeed proporcionado directamente por el fabricante. Este modelo cuenta con una parametrización de las pérdidas y los efectos térmicos mucho más detallada que la que se puede obtener a partir de la hoja de datos. El fabricante utiliza tablas de búsqueda en función de la tensión, corriente y temperatura, e incorpora una relación matemática con las resistencias de puerta. Lamentablemente, Leapers no ofrece esta parametrización con sus semiconductores, por lo que el análisis en PLECS se realiza únicamente con el modelo de Wolfspeed, siendo este el más restrictivo en cuanto a las pérdidas de conducción.

Para sacarle el máximo partido, se ha obtenido un perfil de pérdidas a máxima potencia para el inversor en diferentes zonas de control del PMSM, que se puede observar a continuación.

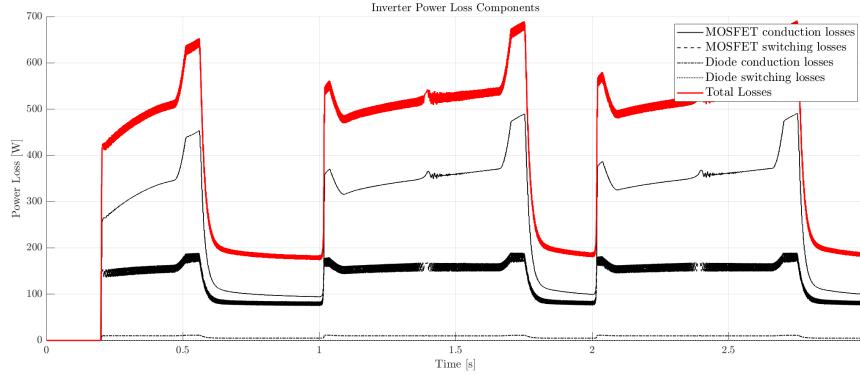


Figura 5.53: Descomposición de las pérdidas de los semiconductores de una simulación en PLECS.

Se puede ver como las pérdidas de conducción son más significativas que las de conmutación, y varían significativamente. Las zonas de par constante (de 1,05 s a 1,4 s por ejemplo), muestran unas pérdidas casi constantes con la corriente, pero crecen debido a la temperatura. Se anota para una comparación posterior que las pérdidas de conmutación de los MOSFETs están entre 150 y 200 W. Al entrar en la zona de límite de tensión (de 1,4 s a 1,45 s), se observa un pico que se corresponde con la zona de potencia constante, que en esta simulación es la potencia máxima. Para obtener un valor constante de pérdidas con el que diseñar la refrigeración, se parte de este valor de pico (450 W aproximadamente) y se trata de la misma manera que la relación de potencia media respecto a la potencia pico calculada en la sección de requisitos.

$$\frac{P_{RMS}}{P_{pico}} = \frac{35kW}{80kW} = 0,4375 \approx 0,5$$

Con este razonamiento, se da un valor de pérdidas de conducción máximas de un inversor de $450W \cdot 0,5 = 225W$. Como hay dos inversores anclados a la misma *coldplate*, las pérdidas de conducción que debe disipar es de $225W \cdot 2 = 450W$. Es importante recordar que estas pérdidas son para el semiconductor de Wolfspeed. Dado que las pérdidas de conducción son proporcionales a $R_{DS,on}$, se pueden aproximar las pérdidas de conducción del semiconductor de Leapers de la siguiente manera:

$$P_{\text{cond},\text{Wolfspeed}} = 450W$$

$$P_{\text{cond},\text{Leapers}} \approx P_{\text{cond},\text{Wolfspeed}} \cdot \frac{R_{DS,on,\text{Leapers}}}{R_{DS,on,\text{Wolfspeed}}} = 450W \cdot \frac{5,5m\Omega}{16m\Omega} \approx 155W$$

Pérdidas de conmutación

El cálculo de las pérdidas de conmutación es más fácil de determinar de forma analítica, aunque depende del circuito de *gate driver* y de sus parásitos. Si no se tienen en cuenta estos dos factores, se pueden calcular utilizando los valores de E_{on} y E_{off} ,

que representan la energía necesaria para encender o apagar el dispositivo respectivamente. Cuando las hojas de datos de los semiconductores proporcionan los valores E_{on} y E_{off} , las pérdidas de conmutación pueden calcularse de forma directa. Estas pérdidas están influenciadas por la tensión de conmutación, la corriente de conmutación, la temperatura de la unión y la resistencia de puerta. La fórmula comúnmente utilizada para calcular las pérdidas es:

$$E_{conm}(t) = (E_{on} + E_{off}) \left(\frac{I_{Q,env}(t)}{I_{test}} \right)^{K_i} \left(\frac{V_{DC}}{V_{test}} \right)^{K_v} \quad (5.54)$$

Donde $I_{Q,env}(t)$ es la corriente de conmutación en cada instante de tiempo, I_{test} y V_{test} son los valores de prueba, y K_i y K_v son coeficientes de ajuste que normalmente son igual a 1. La justificación se puede encontrar en los gráficos proporcionados en las hojas de datos de ambos semiconductores, donde la relación de las energías de encendido y apagado con la corriente son aproximadamente lineales.

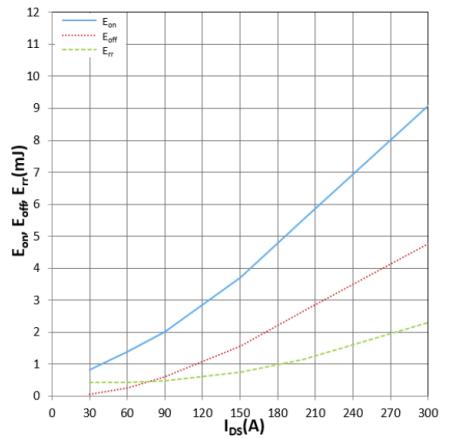


Figure 10. E_{on} , E_{off} , E_{rr} vs I_{DS}
 $T_J=25^\circ\text{C}$, $R_G=3.3\Omega$, $V_{GS}=+18\text{V}/0\text{V}$

(a) Leapers

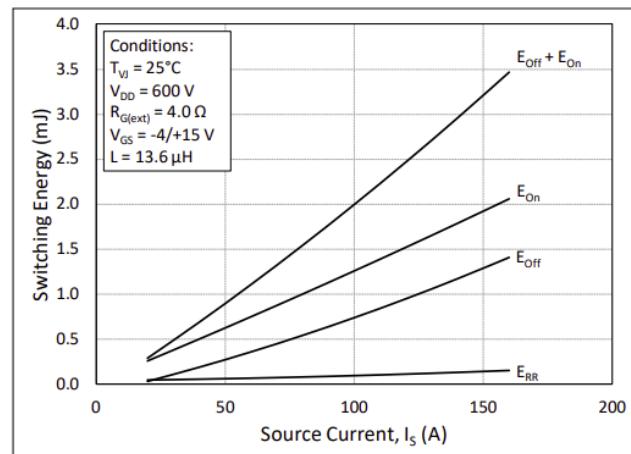


Figure 11. Switching Energy vs. Drain Current ($V_{DD} = 600\text{ V}$)

(b) Wolfspeed

Figura 5.54: Energías de encendido y apagado en función de la corriente para Leapers y Wolfspeed.

Si la corriente es continua, la fórmula simplificada es:

$$P_{conm} \approx (E_{on} + E_{off}) f_{comm} \frac{I_{out}}{I_{test}} \frac{V_{DC}}{V_{test}} \quad (5.55)$$

Y si la corriente es una sinusoidal semi-rectificada con un valor de pico de $\sqrt{2}I_{rms}$ (como en el caso del SVPWM), la fórmula es:

$$P_{conm} \approx (E_{on} + E_{off}) f_{comm} \frac{\sqrt{2}I_{rms}}{\pi I_{test}} \frac{V_{DC}}{V_{test}} \quad (5.56)$$

Sustituyendo por los valores del convertidor en diseño:

- Generales: $f_{\text{conm}} = 50\text{kHz}$, $I_{\text{rms}} = 80\text{A}$, $V_{DC} = 600\text{V}$
- Leapers: $E_{\text{on}} = 3,54\text{mJ}$, $E_{\text{off}} = 1,59\text{mJ}$, $V_{\text{test}} = 600\text{V}$, $I_{\text{test}} = 150\text{A}$
- Wolfspeed: $E_{\text{on}} = 1,13\text{mJ}$, $E_{\text{off}} = 0,54\text{mJ}$, $V_{\text{test}} = 600\text{V}$, $I_{\text{test}} = 80\text{A}$

Para los dispositivos Leapers, sustituyendo en la fórmula:

$$P_{\text{conm, Leapers}} \approx (3,54\text{mJ} + 1,59\text{mJ}) \cdot 50\text{kHz} \cdot \frac{80\text{A}}{150\text{A}} \cdot \frac{600\text{V}}{600\text{V}} \approx 61,58\text{W}$$

Para los dispositivos Wolfspeed:

$$P_{\text{conm, Wolfspeed}} \approx (1,13\text{mJ} + 0,54\text{mJ}) \cdot 50\text{kHz} \cdot \frac{80\text{A}}{80\text{A}} \cdot \frac{600\text{V}}{600\text{V}} \approx 37,59\text{W}$$

Dado que estas pérdidas son para un solo MOSFET, se deben multiplicar por 12 para obtener las pérdidas de conmutación totales, dado que hay 6 dispositivos de potencia en la topología VSI y hay dos VSIs en el convertidor.

$$P_{\text{conm, Leapers, tot}} = 12 \cdot P_{\text{conm, Leapers}} \approx 739\text{W}$$

$$P_{\text{conm, Wolfspeed, tot}} = 12 \cdot P_{\text{conm, Wolfspeed}} \approx 451\text{W}$$

Con tal de verificar estas pérdidas, se puede revisar la simulación realizada anteriormente, mostrada en la figura 5.53. En ella, se pueden apreciar unos 150 W de pérdidas de conducción para el semiconductor de Wolfspeed, lo cual se alinea con el cálculo analítico realizado, siendo este último un tanto más conservador (hay que tener en cuenta que la simulación usa solamente un VSI). Dado que no se han tenido en cuenta los efectos de $R_{G,on}$, $R_{G,off}$ ni ningún tipo de caracterización del *gate driver*, se debe saber que el valor real puede ser más alto o más bajo, y dependiente de muchos factores que harían complejo su análisis.

Resumen de pérdidas

El siguiente gráfico presenta una comparación detallada de las pérdidas de conducción y conmutación para los semiconductores de Leapers y Wolfspeed.

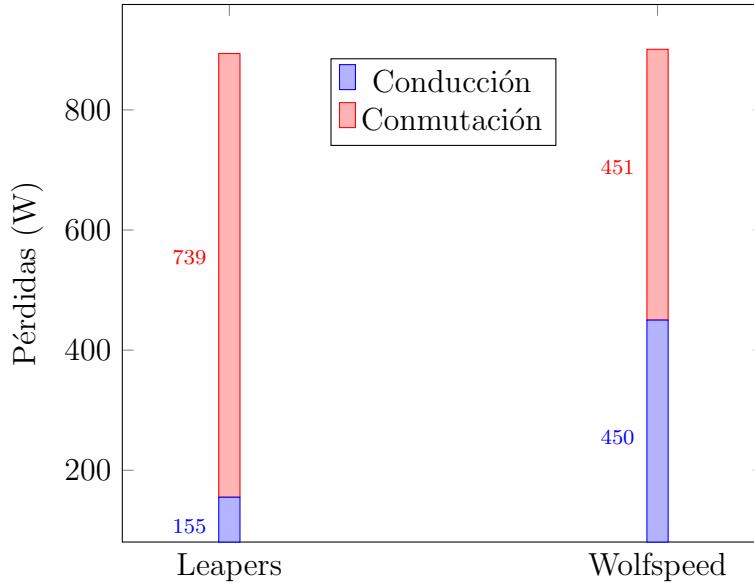


Figura 5.55: Comparación de pérdidas de conducción y conmutación

Se observa que en el caso de Leapers, las pérdidas de conducción exhiben una significativa disminución en comparación con las de Wolfspeed, mientras que las pérdidas de conmutación muestran un incremento dramático para Leapers en relación con Wolfspeed. Este fenómeno sugiere que, en líneas generales, los dispositivos desarrollados por Leapers podrían ofrecer un camino de corriente más favorable en el semiconductor, y los dispositivos de Wolfspeed son capaces de conmutar más rápido debido a que su carga Q_G es mucho menor, reduciendo así E_{on} y E_{off} .

La suma total de las pérdidas de ambos inversores, independientemente del semiconductor, se sitúa entorno a los 900 W, valor con el cual se puede diseñar el sistema de refrigeración.

5.3.4. Sistema de Refrigeración

A continuación se presenta una comparación entre las opciones comunes para refrigerar el inversor:

Opción de Refrigeración	Ventajas	Desventajas
Convección Natural	Económica, Sin partes móviles	Limitada disipación de calor, Depende del ambiente
Disipador de Calor	Económico, Fácil de instalar, No requiere energía adicional	Limitado en aplicaciones de alta potencia, Depende del ambiente
Ventilador	Buena disipación de calor, Control de temperatura	Limitado en aplicaciones de alta potencia, Ruido
<i>Coldplate</i> de Agua	Excelente capacidad de disipación, Buen control de temperatura	Coste, Mantenimiento, Posible riesgo de fugas, Instalación complicada
<i>Coldplate</i> de Aceite	Buena capacidad de disipación, No corrosivo, Alto rango de temperaturas	Coste, Mantenimiento, Posible riesgo de fugas, Instalación complicada

Cuadro 5.4: Comparación de Opciones de Refrigeración

Para el sistema de refrigeración de los semiconductores se ha optado por un sistema de refrigeración líquida consistente en una *coldplate*, una bomba y un radiador. Esta elección se basa en varios factores clave que se detallan a continuación:

- **Mantenimiento de Temperatura:** A diferencia de una refrigeración por aire, una *coldplate* permite mantener una interfaz de temperatura fija para los semiconductores. Esto es crucial para garantizar un funcionamiento estable y confiable de los componentes, especialmente en aplicaciones de alta potencia como la que se está diseñando.
- **Experiencia Previa:** El equipo tiene experiencia previa en sistemas de refrigeración líquida, lo que facilita la implementación y mantenimiento de este tipo de sistemas.
- **Eficiencia Compacta:** La refrigeración líquida, especialmente con agua, permite un diseño más compacto en comparación con otras opciones. Un disipador haría mucho más voluminoso el convertidor, mientras que la refrigeración líquida permite una distribución más libre de los componentes por el monoplaza. Por ejemplo, se puede situar el radiador en una zona donde tenga mucho contacto con el aire exterior, y conectarlo mediante mangueras a la bomba y a la *coldplate*.

Aunque el carburo de silicio tiene una temperatura máxima de la unión ($T_{j(max)}$) notablemente alta, se ha establecido un objetivo de mantener el delta de temperatura (ΔT) por debajo de 30 °C, manteniendo la interfaz térmica del semiconductor a 80°C como máximo. Este enfoque busca garantizar una operación óptima y una vida útil prolongada de los semiconductores, además de mitigar los posibles efectos negativos derivados del calor.

Se ha elegido agua como el fluido de refrigeración por varias razones:

- **Norma T7.2.2:** Según la norma T7.2.2, los sistemas de refrigeración solo pueden

utilizar agua, aire u aceite como refrigerante. Con lo cual, no es posible utilizar líquidos refrigerantes específicos.

- **Propiedades Térmicas:** El agua tiene una alta capacidad calorífica y conductividad térmica, lo que la hace eficaz para disipar el calor generado por los semiconductores. El aceite tiene peor conductividad térmica, y su amplio rango de temperaturas no es útil para la aplicación.
- **Seguridad:** El agua es un fluido seguro y no inflamable, lo que reduce los riesgos de seguridad en caso de fugas o accidentes. Además, es un fluido fácilmente disponible y de bajo costo en comparación con otros refrigerantes. Si se usa agua destilada, el riesgo de corrosión es más bajo, y los sistemas electrónicos no serán tan susceptibles a posibles fugas.

5.3.5. Gate drivers

Los gate drivers son componentes críticos en un convertidor de potencia, puesto que son los encargados de conectar las señales débiles de un microcontrolador con los semiconductores. Además, suelen llevar funcionalidades adicionales como la detección de cortocircuitos en el semiconductor, la lectura de señales analógicas de forma aislada, o mecanismos de protección avanzados.

Funcionamiento Genérico

Los *gate drivers* desempeñan un papel esencial en la conmutación eficiente de los MOSFETs, proporcionando los niveles de tensión y corriente adecuados para activar y desactivar rápidamente los transistores.

Criterios de Selección

Al seleccionar un *gate driver*, varios factores deben tenerse en cuenta para garantizar un rendimiento óptimo del sistema:

- **Topología:** A pesar de que hay soluciones que incluyen 6 *drivers* en un solo encapsulado, las más comunes son los circuitos integrados diseñados para controlar un solo dispositivo o dos en configuración de medio puente. Sin embargo, encontrar esta última opción para el rango de tensiones de 600 V con características óptimas es difícil. Por lo tanto, la topología más adecuada suele ser la de un solo *driver* por encapsulado.
- **Tensión de aislamiento:** Dado que las señales de puerta vienen del sistema de baja tensión, deben aislarse antes de llegar al *gate*, con lo que será necesario buscar un componente aislado a una tensión adecuada de al menos tres veces superior a la tensión máxima del inversor, 600 V.
- **Corriente de salida:** Es crucial elegir un *gate driver* que pueda suministrar la corriente necesaria para cargar y descargar rápidamente las capacidades de

compuerta de los MOSFETs. La corriente necesaria depende de la resistencia de puerta, pero se puede determinar una primera cota de $\frac{V_{GS,typ}}{R_{G,int}} = \frac{20V}{2,4\Omega} = 8,3A$

- **Protecciones integradas:** Funciones como la lectura de señales analógicas, la posibilidad de paralelizar salidas o la inclusión de protecciones son muy beneficiosas para la integración del convertidor.

Comparativa de Alternativas

A continuación se presenta una comparativa entre varios modelos de *gate drivers*, considerando sus características principales:

Características	ADUM4146	UCC21710	GD3160
Voltaje de Operación	-15 V hasta 30 V	-17.5 V hasta 36 V	-12 V hasta 25V
Corriente de Salida	4.61 A	10 A	15 A
Protecciones	Desaturación, UVLO	Sobrecorriente, Desaturación, <i>Mi- ller Clamp</i>	Desaturación, Sobrecorriente, Apagado suave
Tiempo de Retardo	75 ns	90 ns	-
Aislamiento	5 kV	5.7 kV	8 kV
Extras	-	Sensor analógico aislado	Sensor analógico aislado
CMTI	100 V/ns	150 V/ns	100 V/ns

Cuadro 5.5: Comparación de *gate drivers*

Considerando los criterios de selección, se observa que el UCC21710 se presenta como una opción intermedia adecuada. En primer lugar, la corriente de salida que ofrece es de hasta 10 A, lo que lo hace adecuado para cargar y descargar rápidamente las capacidades de compuerta de los MOSFETs, cumpliendo así con uno de los requisitos fundamentales. Además, integra protecciones contra sobrecorriente y desaturación, así como la funcionalidad de *Miller Clamp*. Además, la inclusión de un sensor analógico aislado proporciona la capacidad de monitorear la temperatura de los semiconductores con sus sensores integrados sin ningún componente adicional.

Aunque las protecciones de sobrecorriente y desaturación son elementos fundamentales para garantizar la seguridad y el correcto funcionamiento de un inversor, en este caso se ha optado por no implementarlas debido a las complicaciones que pueden surgir en el diseño del *layout*. Estas protecciones requieren la inclusión de componentes adicionales con *footprints* grandes y un enrutamiento más complejo de las señales, lo cual puede resultar en problemas de interferencia y aumento de la complejidad del circuito.

Es importante destacar que este inversor se encuentra en una fase inicial de prototipado y desarrollo, donde se prioriza la funcionalidad básica y la viabilidad del diseño. En futuras revisiones y etapas de desarrollo, se considerará la inclusión de estas protecciones, ya que son cruciales para proteger tanto el inversor como los dispositivos conectados. La decisión actual de omitir estas protecciones se basa en la necesidad de

simplificar el diseño y garantizar una implementación más eficiente y manejable en esta fase del proyecto.

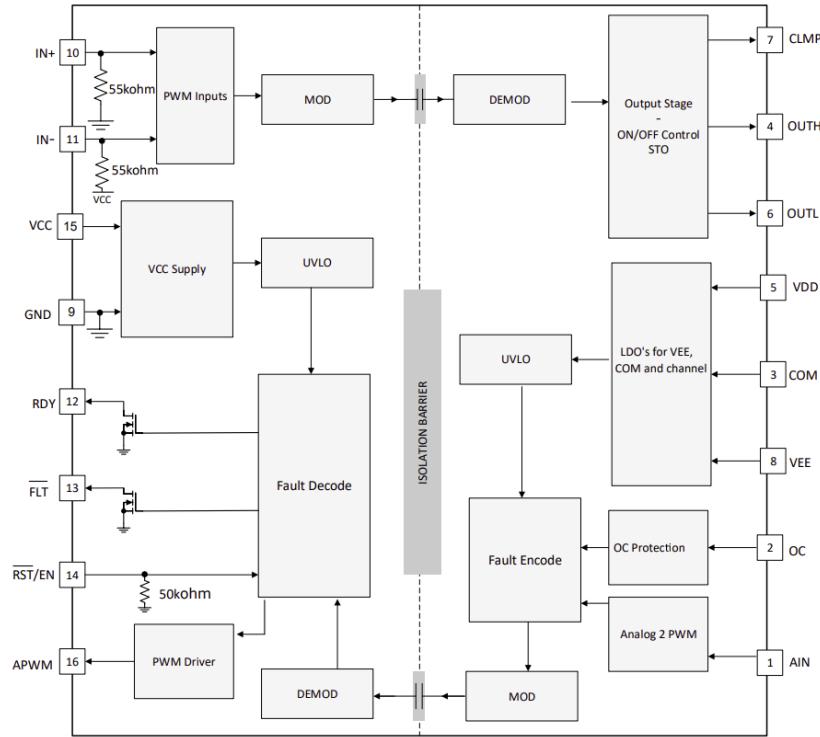


Figura 5.56: Diagrama de bloques funcionales del *gate driver* seleccionado.

Cálculos del Gate Driver Seleccionado

- **Tensión gate-source:** Uno de los valores más importantes a determinar es el nivel de tensión de puerta para encender y apagar el MOSFET. En una aplicación *hard-switched* como la del convertidor en diseño, es beneficioso usar una tensión de encendido tan alta como sea posible.

Dada la naturaleza rápida del carburo de silicio, se prevé una dV/dt considerable, la cual puede causar varios problemas. Uno de ellos sería la activación accidental de un MOSFET, la cual causaría la condición de *shoot-through*. Una estrategia para mitigar parcialmente este problema es el uso de un *gate driver* con *Miller Clamp*. Además, se suele apagar el dispositivo utilizando una tensión negativa, que amortigua posibles interferencias en la puerta del dispositivo afectado. El valor de tensión negativo al cual se encuentre la puerta aumenta la tensión que debe inducirse en ese nodo para llegar a la tensión umbral $V_{G,threshold}$ del MOSFET. Dado que el valor óptimo no es trivial, conviene implementar alguna manera de modificarlo, por ejemplo, mediante el uso de un regulador lineal.

Los dispositivos seleccionados tienen un rango de tensiones V_{GS} un tanto distintos, siendo el de Leapers de +21 V a -2 V, y el de Wolfspeed de +15 V a -4 V.

- **Potencia de alimentación del gate driver:** Se estima en función de la frecuencia de conmutación y la carga de la compuerta de los MOSFETs, además de

la tensión V_{GS} .

$$I_{supply,min} = f_{conm} \cdot Q_G \quad (5.57)$$

Donde:

- $I_{supply,min}$ es al corriente mínima que debe poder suministrar la fuente de alimentación del *gate driver*,
- f_{conm} es la frecuencia de conmutación, y
- Q_G es la carga en la puerta.

$$I_{supply,min} = f_{conm} \cdot Q_G = 50\text{kHz} \cdot 520\text{nC} = 26\text{mA}$$

Con esta corriente se puede calcular la potencia necesaria de la fuente:

$$P_{supply,min} = \Delta V_{GS} \cdot I_{supply,min} \quad (5.58)$$

Donde:

- $P_{supply,min}$ es la potencia mínima que debe poder suministrar la fuente de alimentación del *gate driver* y
- ΔV_{GS} es la diferencia entre la tensión de puerta de encendido y apagado.

$$P_{supply,min} = \Delta V_{GS} \cdot I_{supply,min} = 20\text{V} \cdot 26\text{mA} = 0,52\text{W}$$

Con esta estimación de potencia mínima requerida, es esencial seleccionar una fuente adecuada para los *gate drivers*. En este contexto, se considera la serie MGJ2 de Murata, que ofrece características como:

- Tensión de entrada de 5 V, 12 V, 15 V o 24 V, lo que permite adaptarse a diferentes fuentes de alimentación disponibles. En esta aplicación, la entrada de 5 V simplifica mucho la arquitectura de *hardware*.
- Rango de tensiones de salida muy variados, que permite intercambiar fuentes para probar distintos niveles de tensión.
- Aislamiento reforzado hasta 5.2 kVDC, garantizando la seguridad y el cumplimiento de la normativa.
- Caracterización de CMTI mayor a 200 V/ns, lo que garantiza una respuesta rápida y efectiva ante transitorios de alta velocidad.
- **Valores de Resistencias de Puerta ($R_{G_{ON/OFF}}$)**: Reducir el valor de las resistencias de puerta conlleva la disminución de las pérdidas de conmutación, ya que los MOSFETs cambiarán más rápido y, por lo tanto, pasarán menos tiempo en la etapa de conmutación. Esta rapidez en el cambio implica un mayor dV/dt, lo que puede ser responsable del aumento de la interferencia electromagnética (EMI). El valor de estas resistencias se estimará mejor con pruebas empíricas, pero se

puede partir de un valor de referencia de la hoja de datos, que en este caso es de 3.3Ω .

5.3.6. Bus de Condensadores

La tarea del bus de condensadores es equilibrar la potencia instantánea fluctuante en los nodos positivo y negativo de la batería, resultante de los semiconductores que conmutan esta tensión continua en la carga. Estos condensadores, a menudo referidos como bus o enlace de continua, mitigan el rizado creado por la conmutación de alta frecuencia, lo que garantiza un suministro de tensión más estable para el sistema eléctrico en su conjunto.

Función del Bus de Condensadores

En un inversor de fuente de voltaje (VSI), el bus de condensadores tiene dos funciones principales:

- **Minimizar el rizado de tensión:** El rizado de tensión en el bus de continua está causado por la conmutación de los dispositivos semiconductores. El bus de condensadores ayuda a reducir este rizado de tensión, lo que es crucial para evitar fluctuaciones en la tensión máxima que se puede consignar al motor.

El rizado de tensión se calcula como:

$$V_{\text{ripple}} = \frac{I_{C,\text{RMS}}}{C \cdot f_{\text{conm}}} \quad (5.59)$$

Donde:

- V_{ripple} es el rizado de tensión producido,
- $I_{C,\text{RMS}}$ es la corriente alterna del bus de condensadores,
- C es la capacitancia del bus de condensadores, y
- f_{conm} es la frecuencia de conmutación.

- **Proporcionar la potencia reactiva:** Además de la reducción del rizado de tensión, los condensadores en el bus también proporcionan potencia reactiva necesaria para compensar la carga inductiva del motor, sobre todo en la región de debilitamiento de campo.

Dimensionamiento del Bus de Condensadores

Para dimensionar adecuadamente el bus de condensadores en un inversor de fuente de voltaje, se deben considerar las siguientes condiciones:

- $V_C > 1,1 \cdot V_{\text{max}}$

Donde:

- V_C es el voltaje del bus de condensadores,

- V_{\max} es la tensión máxima DC.

- $I_{C,\text{RMS}} \approx 0,65 \cdot I_{\text{phase,RMS}}$

Donde:

- $I_{C,\text{RMS}}$ es la corriente efectiva del bus de condensadores,
- $I_{\text{phase,RMS}}$ es la corriente efectiva de fase,
- El factor 0.65 se utiliza para estimar la corriente RMS máxima del bus de condensadores en el peor caso, que con una modulación SVPWM se da cuando el índice de modulación es de aproximadamente 60 %.

- $C > \frac{I_{C,\text{RMS}}}{V_{\text{ripple}} \cdot f_{\text{conm}}}$

Donde:

- C es la capacitancia del bus de condensadores,
- V_{ripple} es el rizado de tensión permitido,
- f_{conm} es la frecuencia de conmutación.

Es fácil ver como reducir la frecuencia de conmutación disminuirá proporcionalmente la corriente nominal para el mismo rizado de tensión o aumentará proporcionalmente el rizado de tensión para la misma corriente de salida.

Ahora, aplicando estas consideraciones a los valores del diseño:

- $V_C > 1,1 \cdot V_{\max} = 1,1 \cdot 600 \text{ V} = 660 \text{ V} \rightarrow 850 \text{ V}$

Escoger condensadores con un límite de tensión más grande es más seguro para transitorios y el régimen de trabajo en debilitamiento de campo.

- $I_{C,\text{RMS}} \approx 0,65 \cdot I_{\text{phase,RMS}} = 0,65 \cdot 80 \text{ A,RMS} = 52 \text{ A,RMS}$

Se debe asegurar que el condensador puede soportar esta corriente, idealmente sin refrigeración. En caso de usar múltiples condensadores para formar el bus, la corriente se reparte de forma proporcional entre cada uno de ellos.

- $C > \frac{I_{C,\text{RMS}}}{V_{\text{ripple}} \cdot f_{\text{conm}}} = \frac{52\text{A,RMS}}{15\text{V}\cdot50\text{kHz}} \approx 79\mu\text{F} \rightarrow 100\mu\text{F}$

Conviene sobredimensionar la capacitancia tanto como sea posible atendiendo a límites mecánicos y de ensamblaje. El valor de V_{ripple} se suele estimar entre un 5 % y un 10 % de la tensión mínima de funcionamiento, que en este caso es de entorno a los 350 V ($\frac{15\text{V}}{350\text{V}} = 4,3\%$).

Selección de Condensadores

Se ha optado por un diseño con 10 condensadores del modelo FHA85Y106KS de la serie FH de Murata. A continuación se detallan las razones para esta elección:

- **Material:** La serie FH de Murata tiene condensadores de película, cuya resistencia interna es muy inferior a la de un condensador electrolítico, lo cual es crucial para minimizar las pérdidas en el condensador.

- **Densidad de capacitancia:** Esta serie de condensadores presenta una alta densidad de capacitancia de entorno a $0,6 \frac{\mu F}{cm^3}$. Esto va a permitir compactificar el diseño bastante.
- **Tensión máxima:** Con una gama de 500 V y otra 850 V, estos últimos están dentro del rango necesario para operar de manera segura, incluso en debilitamiento de campo.
- **Temperatura de Operación:** Tienen un rango de temperatura de operación amplio, que va desde -40°C hasta +125°C. Dado que se prefiere evitar su refrigeración, el hecho de que aguanten altas temperaturas permite tener más confiabilidad en la corriente que pueden soportar y el calentamiento que esta va a provocar.
- **Frecuencia de Operación:** Los condensadores FHA85Y106KS están diseñados para operar en frecuencias de hasta 200 kHz, cuatro veces superior a la frecuencia de conmutación escogida.



Figura 5.57: Apariencia del condensador seleccionado.

Se evalúa el comportamiento térmico utilizando la hoja de datos:

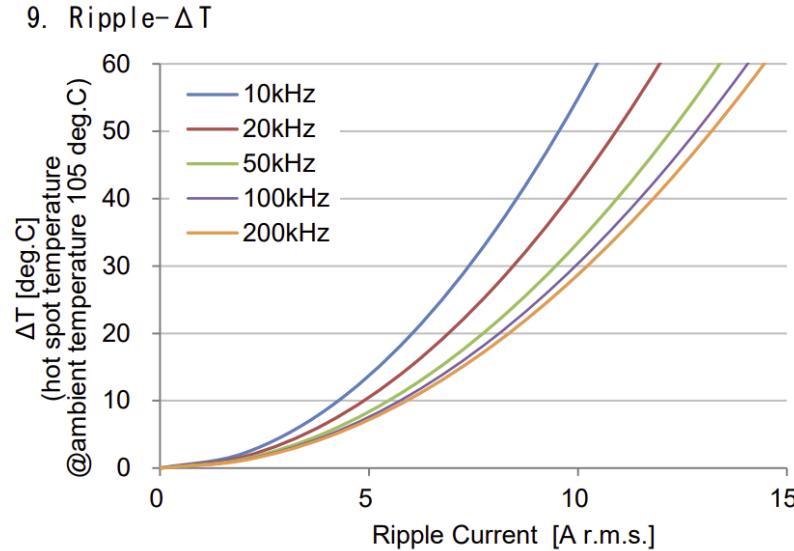


Figura 5.58: Calentamiento propio del condensador en función de la corriente.

Dado que hay 10 condensadores, la corriente máxima de cada uno es de $\frac{52 \text{ A,RMS}}{10} = 5,2 \text{ A,RMS}$. Por tanto, el incremento de temperatura es de 10°C como máximo.

5.3.7. Conectores de Potencia

Para asegurar una conexión segura y eficiente del bus de continua con la batería y de los semiconductores con las fases de los motores, se requiere una cuidadosa selección de conectores. Dada la alta corriente que deben soportar, las conexiones soldadas sin soportes adicionales no son adecuadas según la normativa. Por ello, se opta por la tecnología de conectores *press-fit*.

Un modelo que destaca en esta aplicación es el 7461063 de Würth Elektronik, diseñado para conexiones de hasta 160 A. Está fabricado en latón con una superficie estañada, y su montaje *press-fit* asegura una conexión mecánica y eléctrica sólida.

La tecnología *press-fit* utilizada en estos conectores REDCUBE de Würth Elektronik proporciona una serie de ventajas significativas. Al presionar los pines en la PCB, se genera una soldadura fría homogénea entre el pin y el orificio metalizado, asegurando una resistencia de contacto inferior a $200 \mu\text{Ohm}$.

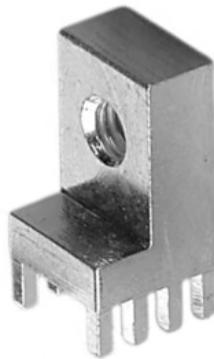


Figura 5.59: Conector REDCUBE PRESS-FIT - Modelo 7461063.

Estos conectores permiten una flexibilidad de integración muy grande, puesto que la conexión a ellos se realiza mediante una unión roscada, un tornillo, lo cual permite conectar cables con terminales de anilla, pletinas y otros elementos conductores. Gracias a esto es muy sencillo implementar mecanismos de bloqueo positivo para evitar la desconexión por vibraciones.

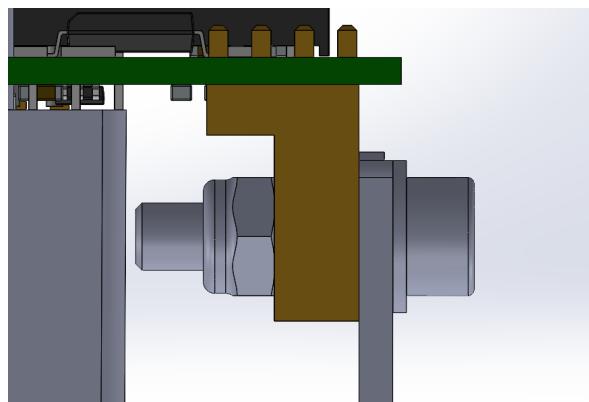


Figura 5.60: Ejemplo de conexión con bloqueo positivo utilizando una tuerca DIN 980V.

5.3.8. Elección del Sensor de Posición

AAAAAAAAAAAAAAAAAAAAAAAAAAAAAA

Sensor de Posición	Ventajas	Desventajas
Encoder Incremental (A, B, Z)	Buena precisión angular, Bajo costo, Tamaño compacto	Requiere referencia inicial, Vulnerable a errores por pérdida de pulsos
Resolver	Alta precisión y resolución, Robusto ante condiciones extremas	Costoso, Voluminoso, Requiere electrónica adicional
Encoder Seno-Coseno	Alta precisión, Sin error de referencia	Costoso, Requiere electrónica adicional, AAAAAAAAAAAAAAA a interferencias
Sensores de Posición por Efecto Hall	Sin contacto mecánico, Robusto, Buena resolución	Menor precisión que otros sensores, Sensible a campos magnéticos externos

Cuadro 5.6: Comparación de Sensores de Posición.

Para el sistema en cuestión, se ha optado por utilizar un Encoder Incremental con canal de índice (A, B, Z) debido a las siguientes consideraciones:

AAA

5.3.9. Microcontrolador

La unidad de procesamiento del convertidor es una de las piezas clave, pues será la encargada de gestionar lecturas analógicas, alarmas, comunicaciones, y por supuesto, ejecutar el control. Por ello su selección debe ser meticulosamente estudiada. En primer lugar se seleccionan unos requisitos:

- **Velocidad de reloj mayor a 200 MHz:** En base a la experiencia del autor con otros inversores, el cálculo de todos los PIs, filtros, transformadas y trayectorias de control puede tomar hasta 2000 ciclos de reloj. Por lo tanto, dado que hay que ejecutar dos lazos de control para los dos motores, $\frac{2000 \cdot 2}{200\text{MHz}} = 20\mu\text{s} \leftrightarrow 50\text{kHz}$, 200 MHz es la mínima velocidad para poder commutar a 50 kHz.
- **Unidad de punto flotante:** Para evitar trabajar en coma fija, lo cual puede causar muchos problemas de integración y añade una capa de complejidad innecesaria, se pone como requisito que el MCU soporte el uso de *float* de forma nativa.
- **Timers avanzados:** Son necesarios dos *timers* con características como la salida PWM bipolar con varios canales, configuración sencilla del tiempo muerto, etc.
- **Lecturas analógicas:** Se necesitan al menos un par de ADCs de 12 bits suficientemente rápidos con múltiples canales cada uno, con tal de poder capturar las corrientes de fase y las tensiones de bus adecuadamente.

- **Interfaces de comunicación:** Dado que se requerirá la interacción con otros dispositivos, es esencial contar con varias interfaces de comunicación. Obviamente CAN para la comunicación con el vehículo, pero también SPI/I2C para utilizar memorias externas, o UART/USB como manera de conectar el inversor de forma sencilla a un ordenador.
- **Capacidades de depuración avanzadas:** Se requerirá de herramientas de depuración que permitan detener el código en puntos específicos, monitorizar en tiempo real el estado de las variables, etc.
- **Memoria flash:** El binario no debería pesar mucho más de 100 kB, sin embargo, si en el futuro se programa un *bootloader* por USB u otras implementaciones, la memoria *flash* debería ser el último de los problemas.

Teniendo en cuenta estos requisitos, se ha evaluado una variedad de familias y marcas de MCUs y DSPs, y se ha llegado a la conclusión de que el MCU STM32F777VI de la familia F7 de STMicroelectronics cumple con todos los criterios establecidos. Sus características incluyen:

- Procesador ARM Cortex-M7 con FPU, funcionando a una velocidad de hasta 216 MHz.
- Amplio conjunto de interfaces de comunicación, incluyendo I2C, USART, SPI, CAN, USB y Ethernet.
- 3 ADCs (24 canales máximo) de 12 bits y hasta 2.4 MSPS.
- 18 *timers*, incluyendo *timers* de 16 y 32 bits, dos *timers* con PWM avanzado y entradas de encoder cuadratura.
- Soporte para depuración mediante interfaces SWD y JTAG, incluyendo el modo de *Trace Asynchronous Serial Wire*, que incorpora un pin de comunicación serie independiente de las capacidades de *debug* de SWD.
- Hasta 2 MB de memoria *flash*, SRAM de 512 Kbytes y 16 Kbytes de RAM TCM para datos críticos en tiempo real.

El STM32F777VI cumple con todos los requisitos establecidos y proporciona capacidades adicionales que pueden ser beneficiosas para el desarrollo y la operación del convertidor. Además, es el mismo microcontrolador que se usa en el resto de ECUs del monoplaza, convirtiéndose en la elección más cómoda para el desarrollo futuro.

5.3.10. PCB de potencia

Esta PCB es una placa de 4 capas que integra componentes de potencia y circuitos de adquisición para el control de un solo motor eléctrico. Se requieren de dos de estas PCBs para montar el convertidor al completo.

Concepto y Layout

La PCB de potencia es el sustrato físico sobre el cual se montan y conectan los componentes de potencia. En ella están situados los semiconductores, el bus de condensadores, las medidas de tensión, corriente y temperatura, los *gate drivers*, y algunos circuitos de seguridad. A continuación se muestran unos bocetos iniciales que se usaron para tantejar el emplazamiento de los componentes y conexiones de potencia:

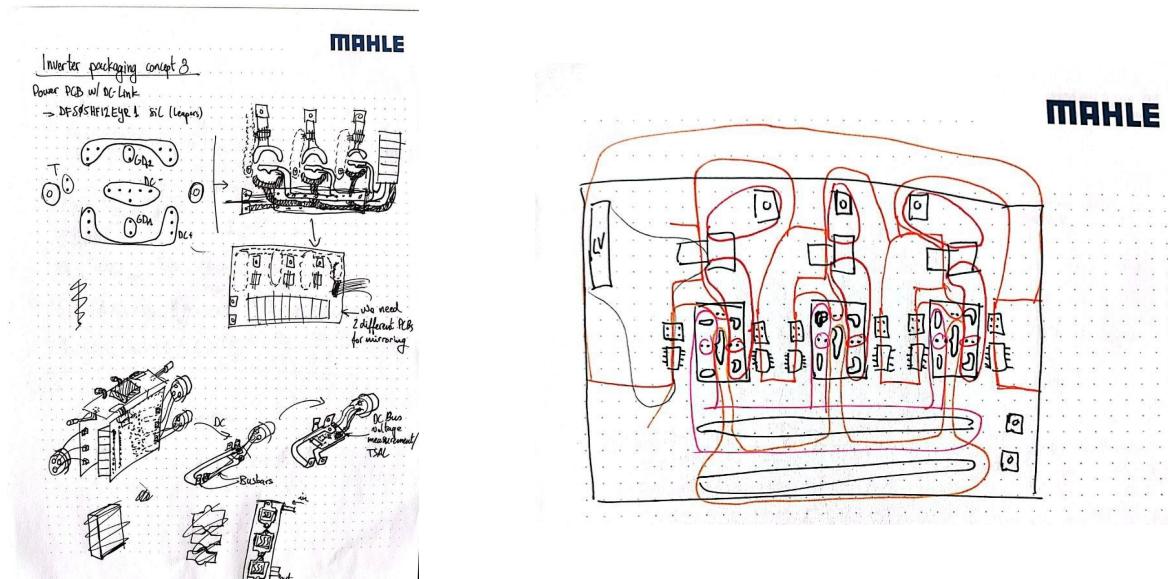


Figura 5.61: Bocetos del *layout* del inversor.

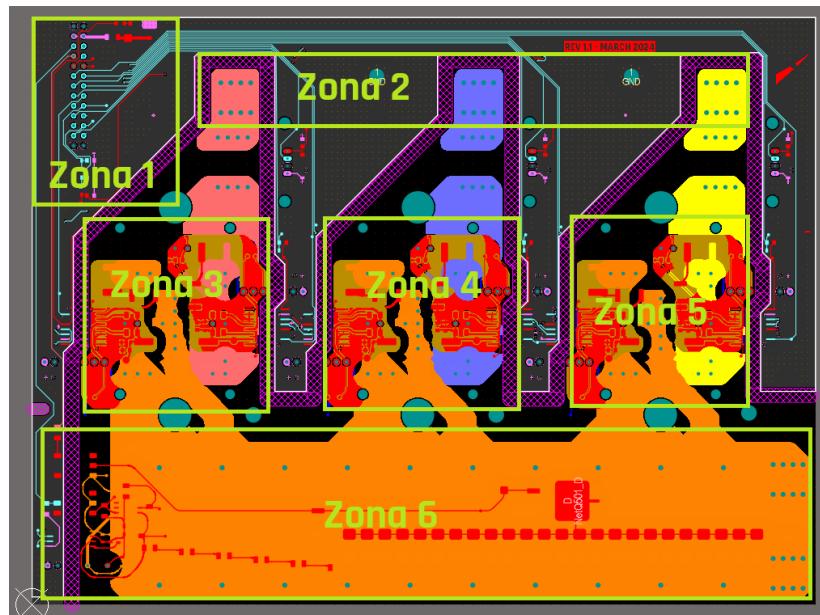


Figura 5.62: *Layout* de la PCB de potencia, con las zonas más importantes marcadas.

En el *layout* se distinguen varias zonas.

- **Zona 1:** Conector a la PCB de control y protección de la alimentación de baja tensión.
- **Zona 2:** Conectores de las fases del motor y montajes mecánicos.
- **Zonas 3, 4 y 5:** Semiconductores, sensores de corriente, *gate drivers* y *snubbers* para cada fase.
- **Zona 6:** Bus de condensadores, conectores de alta tensión DC, circuito de descarga y sensado de tensión.

Restricciones y enrutado

Para dotar al convertidor de una alta densidad de potencia se decidió un formato de 150 mm por 200 mm, dejando espacio más que suficiente para distribuir todos los componentes de forma más o menos holgada.

Dado que esta PCB implementa partes del circuito del sistema de tracción y partes del sistema de baja tensión, se debe crear una separación física de 4 mm ya que estará acabada con un revestimiento conformal acrílico (*conformal coating*), acorde con la norma EV 4.3.6.

Los espaciados entre conductores de la parte de alta tensión son de 3 mm, ya que la tensión que deben aislar es de 600 V. Este valor se obtiene de la norma genérica IPC-2221B, que especifica una separación de $2,5 + (V - 500) \cdot 0,005\text{mm} = 3\text{mm}$. De todas maneras, se usará un revestimiento conformal acrílico para asegurar una mejor característica dieléctrica y prevenir la aparición de arcos eléctricos.

El dimensionamiento de las pistas para la corriente que debe pasar es algo complicado, y de hecho condiciona el apilado de la PCB. Por ello, se selecciona un apilado de 4 capas de 70 micras (2 onzas por pulgada cuadrada).

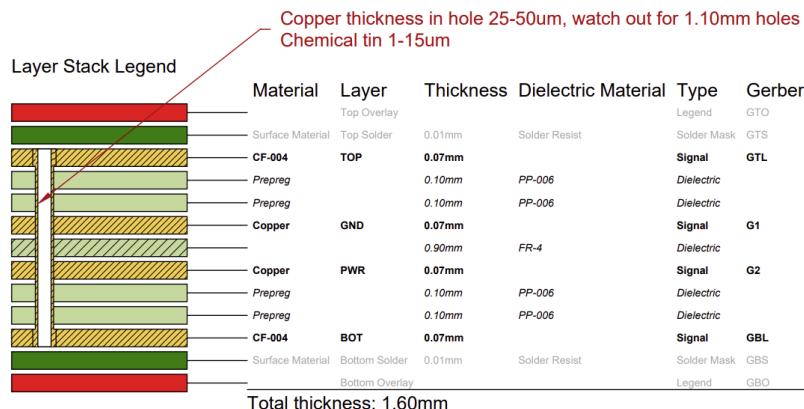


Figura 5.63: Apilado de la PCB de potencia.

Para dimensionar el ancho de estas pistas se ha considerado la corriente RMS de fase, ya que es la corriente máxima en toda la PCB. Después, se ha usado este ancho para todas las conexiones de potencia, aunque la corriente que vean sea menor. El cálculo se ha realizado usando la norma IPC-2152, que especifica unas relaciones de

capacidad de corriente respecto a incremento de temperatura y grosor de capa. Ya que el cálculo es algo tedioso, se opta por el uso de una calculadora específica para este propósito:



Figura 5.64: Cálculo del ancho de pista necesario.

El resultado es de 10 mm, lo cual es exagerado, pero sin embargo, solamente se está teniendo en cuenta una capa. Por ello, se decide enrutar las conexiones de potencia por un mínimo de 2 capas con un ancho mínimo de 5 mm. A continuación se detalla el enrutado de la conexión DC positiva de uno de los 3 módulos de medio puente:

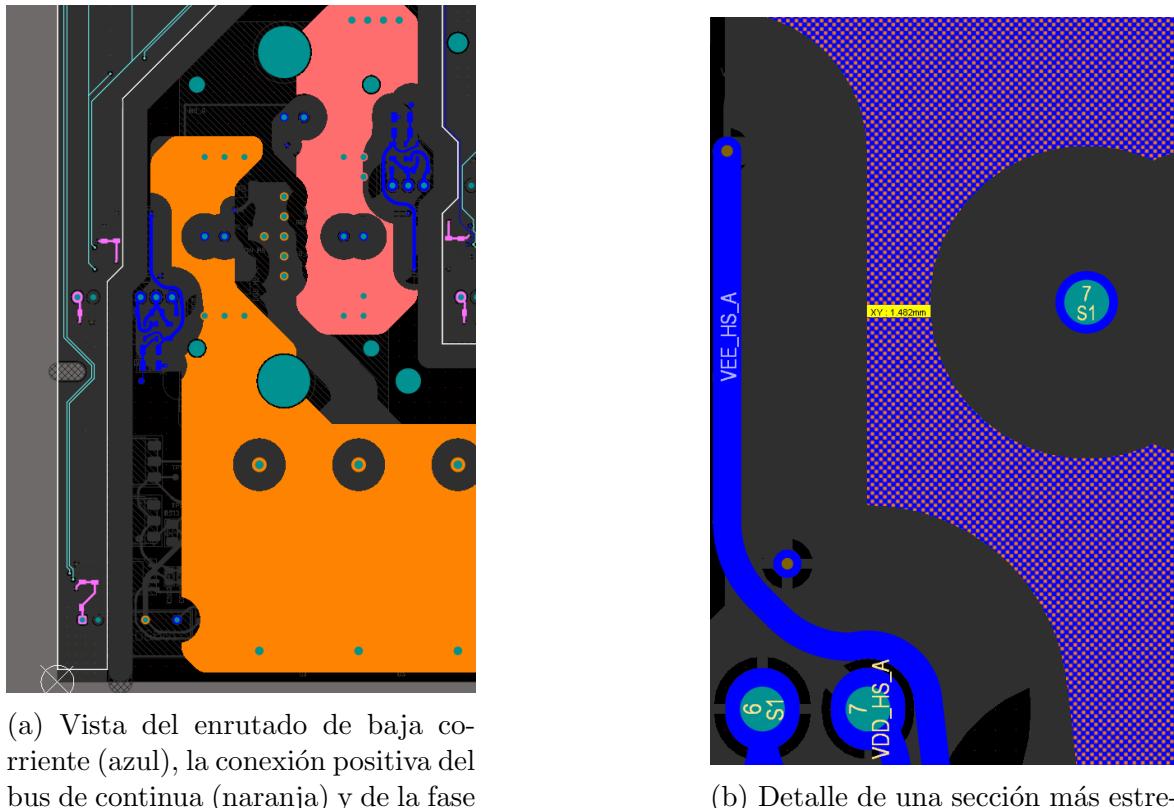


Figura 5.65: Ejemplo de enrutado de la conexión DC positiva del medio puente de la fase A.

Como se puede apreciar, el espaciado que hay que dejar por aislamiento compite por espacio con el ancho de las conexiones. En la mayoría de casos se ha podido respetar el ancho mínimo de 5 mm, sin embargo, en algunas situaciones esto no es posible. Por ejemplo, lo ilustrado en la subfigura b muestra una estrechez de 1.5 mm, pero como esa conexión está repetida en dos capas, el ancho total es de 3 mm. Además, la conexión positiva en el semiconductor se realiza a través de dos grupos de pines, y como antes de realizar esa estrechez ya se ha conectado un grupo de pines, se puede asumir que la corriente que circula por ese trozo de cobre es la mitad que la corriente continua entera que va a recibir ese módulo, que a su vez, es aproximadamente un tercio de la corriente continua total ($\frac{1}{3} \frac{17,5\text{kW}}{450\text{V}} = 13\text{A}$), pasado por la calculadora, tan solo son necesarios 2.8 mm de cobre para esa corriente, lejos de los 10 mm que se han intentado mantener.

Esto es tan solo un ejemplo del análisis que se ha realizado con cualquier mínima sospecha de falta de cobre en todo el enrutado de potencia. Un camino de corriente muy estrecho podría presentar sobrecalentamiento y en casos extremos, levantamiento de la pista o plano.

Bloques Funcionales

La PCB de potencia se divide en varios bloques funcionales, que se juntan en un esquemático jerárquico, que además incluye la conexión entre estos bloques, algunas

notas indicativas y componentes que no pertenecen a ningún bloque en específico:

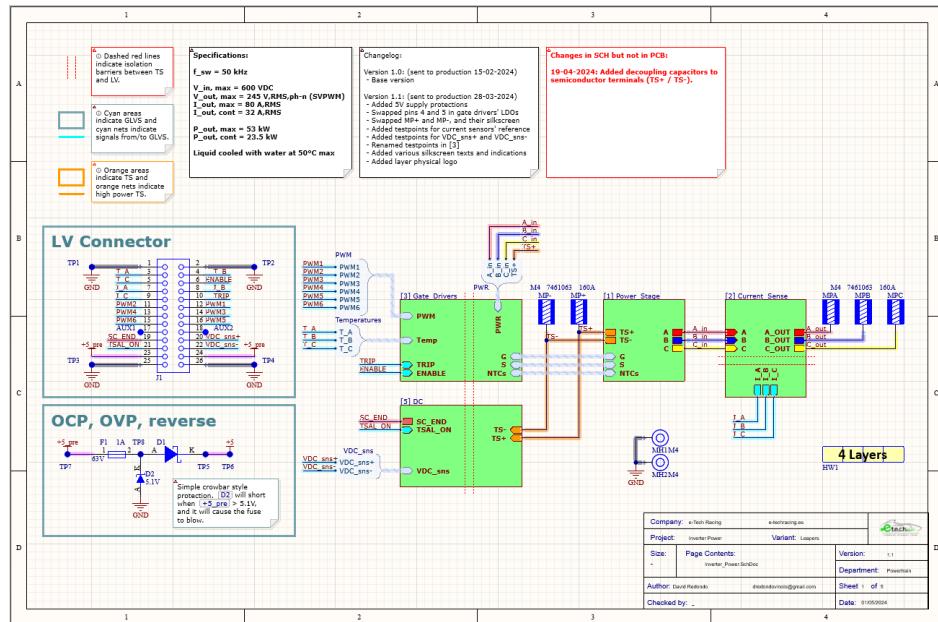


Figura 5.66: Esquemático jerárquico de la PCB de potencia.

En el esquemático se pueden distinguir el conector a la PCB de control, la protección de alimentación de baja tensión y unas notas indicativas, así como una leyenda de colores. Se anotan también los cambios y la fecha en la que se envía a producción. Los bloques que se pueden ver incluyen:

- **Etapa de Potencia:** En este bloque aparecen los semiconductores, el bus de condensadores y una descarga pasiva.
- **Sensado de corriente:** Se incluyen los sensores de corriente y su interfaz analógica con la PCB de control.
- **Gate Drivers:** En este bloque se recogen las señales necesarias para la commutación, así como la configuración de los *gate drivers* en su conjunto. Este bloque contiene 3 subcircuitos correspondientes con cada fase. En ellos se encuentran los *gate drivers* en sí, junto a su alimentación aislada, los *snubbers* y la medida de temperatura.
- **DC:** Por último, hay un bloque dedicado al bus de continua, que incluye el circuito de descarga, la medida de tensión y la detección de 60 V requerida por la normativa.

Circuitos Importantes

VSI Ya que los módulos son estructuras *half-bridge*, se deben conectar entre sí para formar la topología VSI.

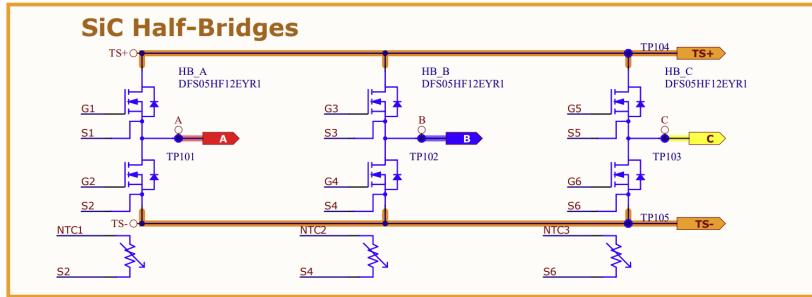


Figura 5.67: Conexión de los módulos configurando un VSI.

Protección de alimentación Aunque en principio es regulada, la entrada de 5 V necesita de un mínimo de protecciones sencillas para evitar retrasos ocasionados por fallos mientras se realizan pruebas. En este caso se ha usado un fusible como protección contra sobrecorriente, un diodo *zener* a modo de protección contra sobretensión (hará saltar el fusible cuando la tensión de entrada supere la tensión umbral), y un diodo *schottky* como protección frente a tensión inversa, ya que tiene poca caída de tensión, actúa bastante rápido y es barato.

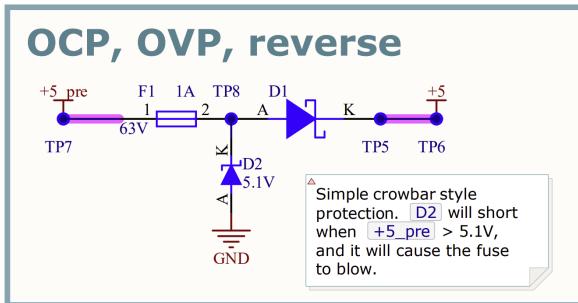
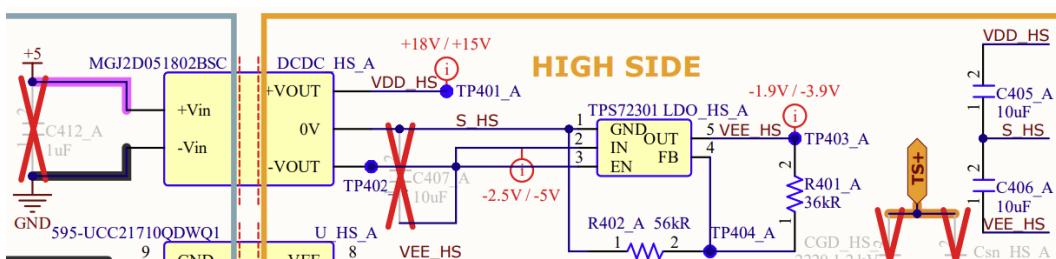


Figura 5.68: Circuito de protección de alimentación.

Alimentación del *gate driver*

Figura 5.69: Alimentación bipolar aislada del *gate driver*.

En función del modelo de DCDC específico escogido de la serie MGJ2 de Murata, se tendrá una tensión positiva y negativa diferente. La tensión positiva no es muy problemática puesto que se pueden seleccionar DCDCs con salidas de +18 V o de +15 V, valores que encajan con los recomendados por los fabricantes de los semiconductores.

Sin embargo, ese no es el caso para las tensiones negativas, ya que el valor debería poder ajustarse para ser más versátil en el desarrollo. Por ello, se implementan

reguladores lineales para ajustar $V_{EE,HS}$ y $V_{EE,LS}$ durante las pruebas para afinar el voltaje negativo necesario.

V_{EE} se calcula como:

$$V_{EE,LS} = -1,186 \cdot \left(1 + \frac{R1}{R2} \right)$$

Donde $R1+R2 \approx 100\text{k}\Omega$ según la hoja de datos del LDO. Para las configuraciones específicas de Leapers y Wolfspeed, los valores de las resistencias son los siguientes:

- Leapers: $R1 = 36\text{k}\Omega$, $R2 = 56\text{k}\Omega$
 - Wolfspeed: $R1 = 68\text{k}\Omega$, $R2 = 30\text{k}\Omega$

Este proceso permite ajustar de forma precisa los voltajes negativos necesarios para el correcto funcionamiento del circuito de conmutación.

Gate driver

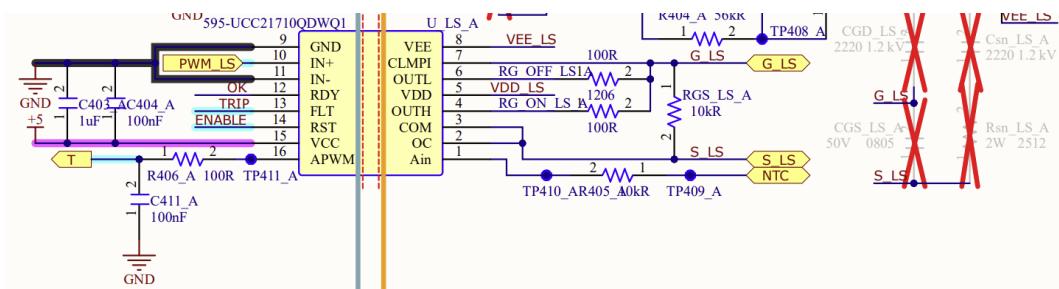


Figura 5.70: *Gate driver* con medida de temperatura y *snubbers*.

Uno de los componentes más importantes de todo el diseño tiene una de las implementaciones más sencillas, ya que la hoja de datos del UCC21710 proporciona mucha información útil para la aplicación final.

El *gate driver* UCC21710 se implementa con varias características que lo hacen adecuado para su uso en aplicaciones de potencia. Las señales TRIP y OK están configuradas en *open drain*, lo que permite que se paralelicen con los otros *gate drivers* para facilitar su integración. La entrada IN- no se utiliza y está conectada a tierra. El pin ENABLE se controla desde el MCU, y cuando se fuerza un estado bajo durante más de $1\ \mu s$, se resetea la señal TRIP. La señal TRIP se lee como una interrupción externa desde el MCU, y sirve para detectar un error en los *gate drivers* y actuar rápidamente.

Para la medición de temperatura, se utilizan los *drivers* de los MOSFETS del *low-side*. Estos proporcionan una corriente de salida de $200 \mu\text{A}$ en su salida, a través de la cual se puede interpretar la medida. Esta señal se convierte a PWM y luego a analógica mediante un filtro RC para ser recibida directamente por el ADC del MCU.

El circuito de medición de temperatura utiliza el sensor NTC del semiconductor para obtener una lectura de tensión, la cual se convierte en una lectura de bits mediante el ADC del MCU. La relación entre la resistencia del NTC y la temperatura se modela utilizando la fórmula de Steinhart-Hart, que toma en cuenta el valor de Beta del NTC,

la resistencia a una temperatura de referencia, y la temperatura ambiente. La fórmula utilizada es:

$$NTC = R_0 \cdot e^{[-\beta \cdot (\frac{1}{T_0} - \frac{1}{T})]}$$

El voltaje leído por el ADC se calcula con la siguiente fórmula:

$$V_{\text{read}} = V_{CC,\text{GD}} \cdot \left(\frac{-20 \cdot I_{AIN} \cdot (R_{\text{filt}} + NTC)}{100} \right) = 5V \cdot \left(\frac{-20 \cdot 200\mu A \cdot (10k\Omega + NTC)}{100} \right)$$

El circuito también incluye protección de *Miller clamp* para evitar activaciones accidentales de los MOSFETs. Aunque los *gate drivers* tienen un *pull-down* activo, se ha implementado un *pull-down* externo con $R_{GS,HS}$ y $R_{GS,LS}$. Sin embargo, la detección de sobrecorriente no está implementada en este diseño por los motivos mencionados en un apartado anterior.

Adicionalmente, se incluyen unos *snubbers* consistentes en un RC entre drenador y fuente, un condensador entre puerta y drenador y un condensador entre puerta y fuente. En caso de encontrar problemas excesivos con la conmutación, pueden ayudar a amortiguar transitorios.

Cabe destacar que el enrulado de este subcircuito es especialmente crítico por los parásitos inductivos que se pueden ocasionar. En particular, la inductancia en el camino de retorno de puerta-fuente puede ser fatal para el comportamiento de la conmutación, razón por la cual se ha tirado un plano conectado a la fuente de cada MOSFET en el área donde se enruta su *driver*, para minimizar esa inductancia. En estas líneas, se ha enrulado en orden de prioridad, empezando por la conexión de las puertas de los MOSFETs a los *drivers* y la alimentación aislada, y acabando con los *snubbers*.

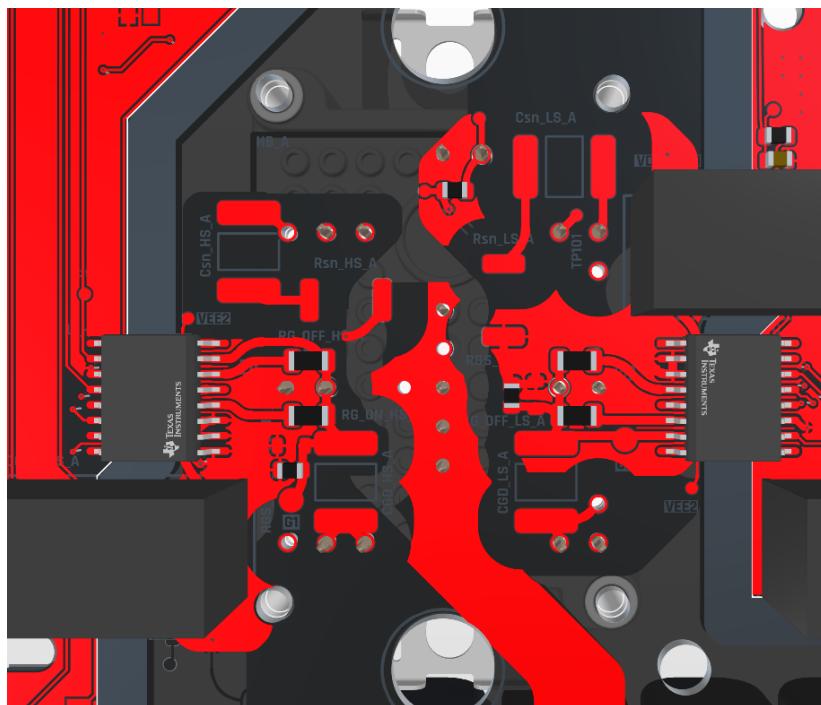


Figura 5.71: Enrulado en la capa superior de un *half-bridge*.

Otro camino susceptible a ser causa de *overshoot* es el que forman los AAA

Descarga

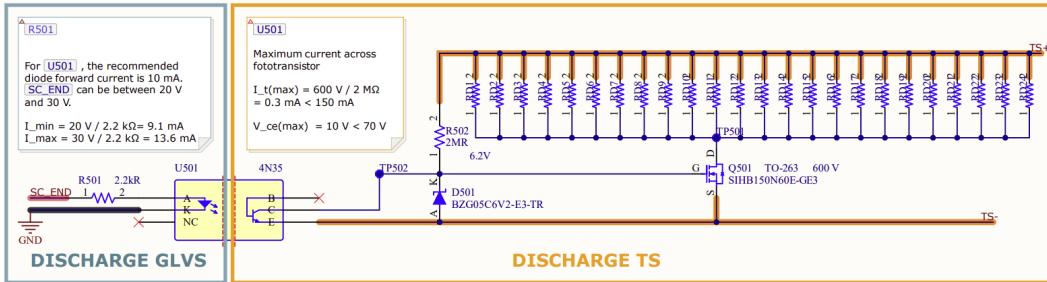


Figura 5.72: Circuito de descarga.

Una de las partes más importantes en cuanto a la seguridad eléctrica es la implementación del circuito de descarga. Este circuito se utiliza para descargar la energía almacenada en el bus de condensadores cuando el convertidor no está operativo. Los requisitos de la normativa son que el circuito debe ser capaz de descargar el bus de la tensión máxima hasta 60 V en menos de 5 segundos. Adicionalmente, el circuito debe ser capaz de aguantar de forma constante la tensión máxima.

Con tal de cumplir estos requisitos se ha optado por un circuito basado en un NMOS, cuya puerta se conecta al terminal positivo del bus a través de una resistencia de valor elevado y se limita la tensión con un diodo *zener*. La puerta del MOSFET está controlada por un optoacoplador de forma aislada desde el circuito de baja tensión. Mientras el bus tenga una tensión superior a 10 V y el optoacoplador esté desactivado, el MOSFET quedará cerrado, conectando el banco de resistencias a los condensadores, descargándolos.

La selección de la resistencia se ha basado en minimizar el tamaño de la misma. La solución más óptima se ha encontrado en utilizar un banco de 24 resistencias SMD de 470k Ω , en encapsulado 2512, que es capaz de disipar 1 W. Se conectan en paralelo para llegar al valor necesario para cumplir con el requisito de tiempo de descarga. Para el cálculo del tiempo de descarga se utiliza la siguiente expresión:

$$t_{\text{dis}} = R_{\text{dis}} \cdot C \cdot \ln \left(\frac{V_{\text{inicial}}}{V_{\text{final}}} \right) \quad (5.60)$$

$$t_{\text{dis}} = R_{\text{dis}} \cdot C \cdot \ln \left(\frac{V_{\text{inicial}}}{V_{\text{final}}} \right) = \left(\frac{470\text{k}\Omega}{24} \right) \cdot (100\mu\text{F}) \cdot \ln \left(\frac{600\text{V}}{60\text{V}} \right) = 4,509\text{s}$$

La potencia disipada en cada resistencia de descarga se calcula como:

$$P(R_{\text{dis}}, \text{max}) = \frac{V_{\text{max}}^2}{R_{\text{dis}}} \quad (5.61)$$

$$P(R_{\text{dis}, \text{max}}) = \frac{V_{\text{max}}^2}{R_{\text{dis}}} = \frac{600 \text{ V}^2}{470 \text{ k}\Omega} = 0,766 \text{ W} < 1 \text{ W}$$

Medida de corriente

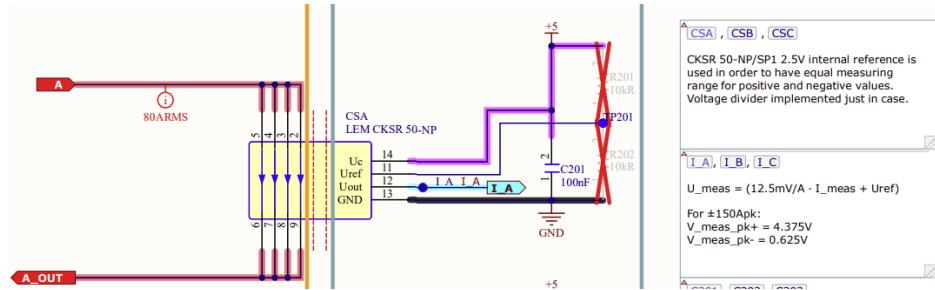


Figura 5.73: Sensor de corriente de fase.

Uno de los componentes más críticos para asegurar el funcionamiento óptimo del inversor es la medición precisa de corriente. En inversores de bajo coste, comúnmente se emplean resistencias *shunt* junto con amplificadores aislados para esta tarea. Sin embargo, esta solución puede presentar diversos desafíos de integración.

Una opción destacada para abordar esta necesidad de medición de corriente es la gama de sensores CKSR-NP de LEM. Este sensor utiliza la tecnología de transductores de corriente basados en *fluxgate*. Sus características incluyen un rango de medición amplio de hasta $\pm 150 \text{ A}$ para modelo seleccionado, junto con una alta precisión del 0.8 %. Además, su diseño compacto y montaje en PCB lo hacen ideal para aplicaciones donde se requiere una medición precisa y confiable de corriente en un espacio limitado.

Dado que el sensor tiene un rango de medida de $\pm 150 \text{ A}$ y está alimentado a 5 V, se puede pasar por un divisor resistivo con tal de adecuar la señal de salida al rango de entrada del ADC del MCU. Adicionalmente, se puede modificar la tensión de referencia (salida a 0 A) para ajustar todavía más la medida.



Figura 5.74: Sensor de corriente LEM CKSR 50-NP

Medida de tensión

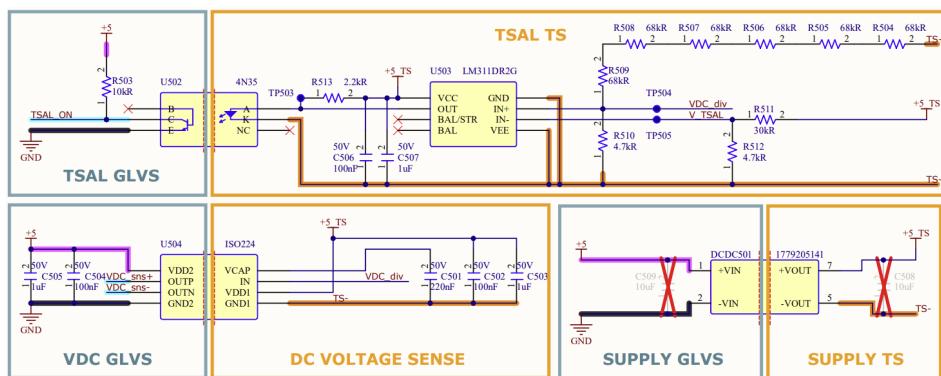


Figura 5.75: Circuito de medida y detección de tensión DC.

El monitoreo de la tensión es una tarea crítica en el sistema, ya que no solo es esencial para el control del motor, sino también para la detección y alerta de niveles altos de tensión. Para ambos propósitos, se emplea un divisor de tensión utilizando una serie de resistencias. A continuación se presentan los cálculos del divisor de tensión:

$$V_{DC,div} = (TS^+ - TS^-) \cdot \left(\frac{4,7 \text{ k}\Omega}{4,7 \text{ k}\Omega + 6 \cdot 68 \text{ k}\Omega} \right)$$

Sustituyendo los valores de 600 V y 60 V para TS+ y TS-, respectivamente:

$$V_{DC,div} = \frac{600 \text{ V} \cdot 4,7 \text{ k}\Omega}{4,7 \text{ k}\Omega + 6 \cdot 68 \text{ k}\Omega} = 6,833 \text{ V}$$

$$V_{DC,div} = \frac{60 \text{ V} \cdot 4,7 \text{ k}\Omega}{4,7 \text{ k}\Omega + 6 \cdot 68 \text{ k}\Omega} = 683 \text{ mV}$$

El valor de potencia disipada en las resistencias de $68\text{k}\Omega$ se calcula como:

$$P_{R68k} = I_{R68k}^2 \cdot R68k = \left(\frac{V_{DC,div}}{R68k} \right)^2 \cdot R68k = 144 \text{ mW}$$

Se elige un paquete 1206 para las resistencias de $68\text{k}\Omega$, que es capaz de disipar por lo menos 250 mW.

El amplificador aislado ISO224 se utiliza para medir la tensión en el bus de continua. Según la hoja de datos, la salida se calcula como un tercio del voltaje de entrada del divisor de tensión:

$$(V_{DC,sns+} - V_{DC,sns-}) = \frac{1}{3} \cdot V_{DC,div} = \frac{1}{3} \cdot \left((TS^+ - TS^-) \cdot \frac{4,7 \text{ k}\Omega}{4,7 \text{ k}\Omega + 6 \cdot 68 \text{ k}\Omega} \right)$$

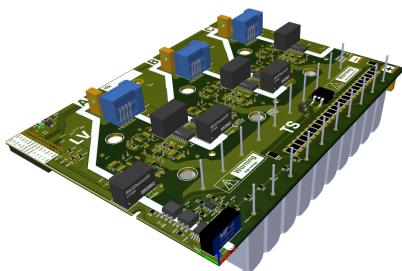
$$(V_{DC,sns+} - V_{DC,sns-}) = \frac{1}{3} \cdot 0,011388 \cdot (TS^+ - TS^-)$$

$$(V_{DC,sns+} - V_{DC,sns-}) = \frac{1}{3} \cdot 0,011388 \cdot 600 \text{ V} = 2,278 \text{ V}$$

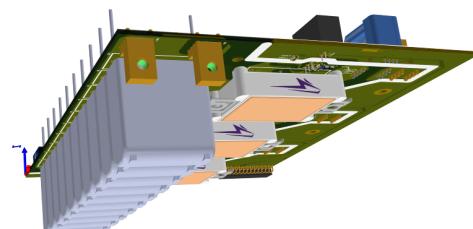
El amplificador aislado ISO224 es una elección eficaz para esta aplicación, ya que permite medir de manera precisa la diferencia de potencial entre los terminales, proporcionando un voltaje de salida proporcional a la tensión medida y cuadrando con el rango de adquisición del ADC. Adicionalmente, la salida es diferencial, lo que permite mayor inmunidad frente a interferencias al ser enrutada hasta la placa de control. En ella se deberá incluir un amplificador diferencial o similar para llevar la lectura al ADC.

Resultado Final

Tras haber creado todos los subcircuitos, haber emplazado cada componente y enrulado cada nodo, se ha completado el diseño de la placa de potencia. La distribución de componentes permite empaquetar dos de estas placas enfrentadas de forma muy compacta, dejando el espacio justo entre medias para la inserción de la *coldplate*. La placa de control se podrá conectar a las dos de potencia mediante conectores placa a placa, quedando a uno de las caras libres. Por la otra cara se deben incluir las conexiones de potencia DC y la entrada y salida de agua.

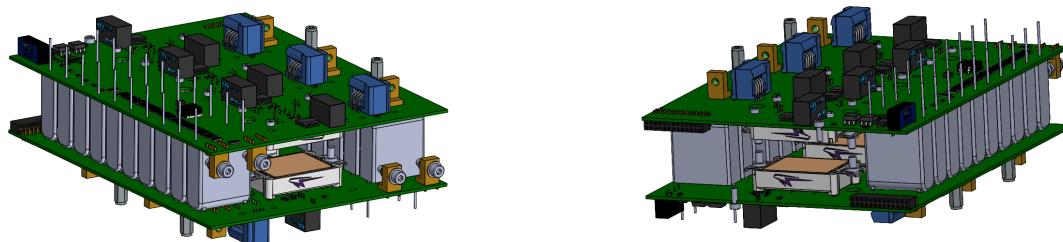


(a) Vista superior.



(b) Vista inferior.

Figura 5.76: Vistas 3D de la PCB de potencia.



(a) Vista frontal, conexión del bus DC y *coldplate*.

(b) Vista trasera, conexión de la placa de control.

Figura 5.77: Vistas 3D del ensamblaje de dos PCBs de potencia.

5.3.11. PCB de control

Concepto y Layout

En esta placa se alojará el microcontrolador con todos los componentes necesarios para interactuar con las placas de potencia y el exterior. Dado que el esfuerzo de integración es mucho menor, las restricciones mecánicas y la facilidad de montaje son las que rigen el concepto. Por ello no se han tenido muchos miramientos para la disposición de los componentes, y simplemente se ha puesto atención en utilizar muchas simetrías para hacer que los circuitos repetidos para los dos motores/inversores sean exactamente iguales.

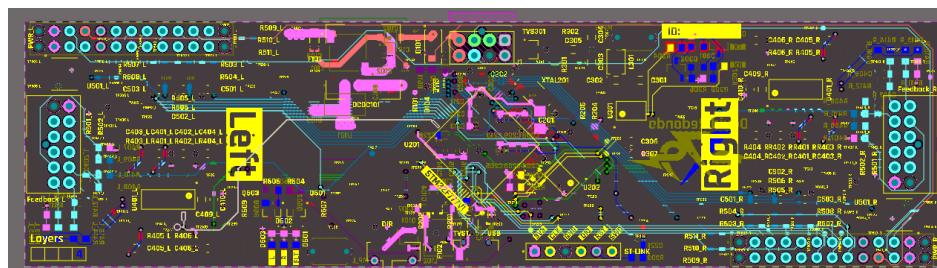


Figura 5.78: *Layout* de la PCB de control.

Como se puede observar, el microcontrolador es la pieza central y está orientado a 45° para que los pines se puedan enrutar de forma óptima hacia los extremos de la placa. Ambos lados de la placa son simétricos a excepción de los componentes que no están duplicados por el control dual.

Restricciones y enrutado

Se ha mencionado ya que esta placa no tiene muchas restricciones más allá de las mecánicas, lo cual ha permitido crearla en un formato de 150 mm por 40 mm,

encajando perfectamente en ángulo recto con las placas de potencia en el espacio que dejan entre medias.

El apilado escogido es un estándar de 4 capas, con 35 micras de espesor en las externas (1 onza por pulgada cuadrada), y 17 micras en las internas (0.5 onzas por pulgada cuadrada). Esto asegura una producción barata, y la posibilidad de crear planos de referencia y alimentación en las capas internas.



Figura 5.79: Apilado de la PCB de control.

Dado que no hay grandes magnitudes eléctricas, el enrutado se ha centrado en minimizar el área de los caminos de corriente entre cada señal y la masa de la placa. Utilizando polígonos conectados a la masa en múltiples capas (tanto la de la propia señal como las que queden por encima o por debajo) se minimiza muchísimo este área.

También se ha procurado mantener todas las señales rápidas lo más separadas posibles para evitar el *cross-talk* entre ellas, causado por el acople capacitivo que presentan dos conductores paralelos. En ocasiones no se ha podido evitar y tan solo queda confiar en el resto de buenas prácticas de enrutado.

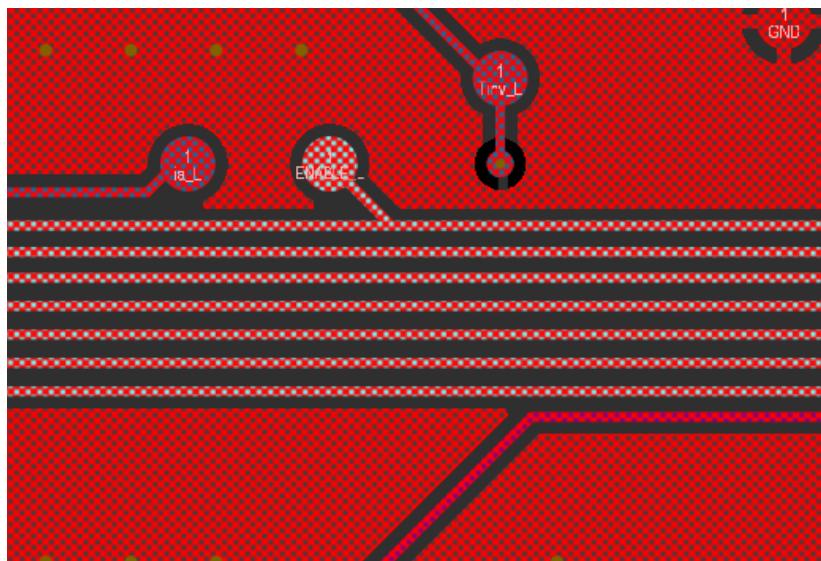


Figura 5.80: Ejemplo de grupo de señales que podrían presentar *cross-talk*.

Bloques Funcionales

La PCB de control se divide en varios bloques funcionales, que igual que la PCB de potencia, se juntan en un esquemático jerárquico.

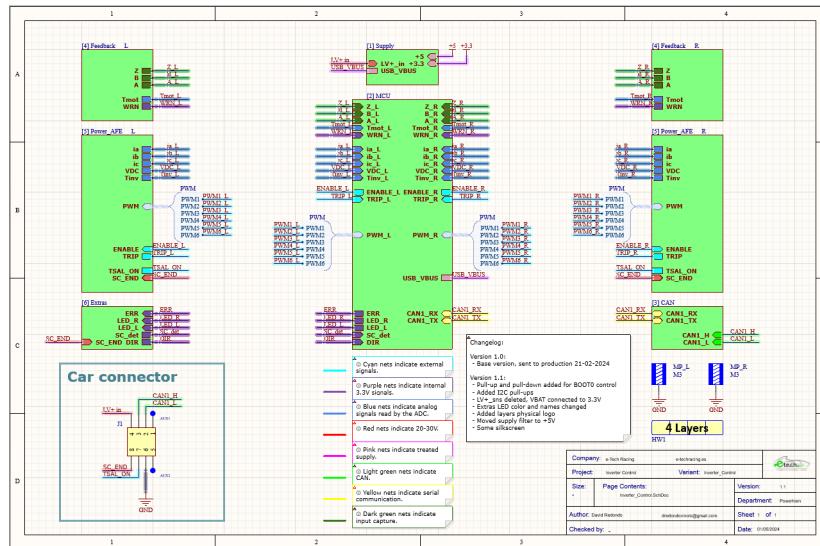


Figura 5.81: Esquemático jerárquico de la PCB de control.

En el esquemático se pueden apreciar el conector al vehículo, las monturas de la placa, unas notas indicativas con los cambios y una leyenda de colores. Los bloques son los siguientes:

- **Alimentación:** Dado que esta placa no tiene conexión al sistema de alta tensión, se alimenta exclusivamente del sistema de baja tensión del monoplaza, cuya tensión es de entre 20 V y 30 V. Por ello se implementan distintas protecciones, un convertidor para obtener un bus de 5 V y un regulador lineal para obtener 3.3 V estables para el MCU.
- **MCU:** Es el bloque central, que implementa el STM32F777VI, un puerto USB, una memoria externa EEPROM y el conector de programación y depuración.
- **CAN:** Incluye un transceptor CAN para habilitar la comunicación con el vehículo.
- **Retroalimentación:** En estos bloques se integra la conexión del *encoder* incremental y el *front-end* analógico de la lectura de temperatura del motor.
- **Front-end analógico de la placa de potencia:** Se tratan las distintas señales que provienen de las placas de potencia, adaptándolas a los rangos de tensión que admiten los ADCs del MCU.
- **Extras:** Tan solo se colocan unos LEDs y un par de entradas digitales para el MCU.

Configuración de *Hardware* del MCU

Con tal de asignar de forma adecuada la función de cada pin, se ha hecho uso de una herramienta proporcionada por STMicroelectronics llamada CubeMX. Este programa permite generar un código base con todos los periféricos del microcontrolador configurados según se escoja. Tiene una interfaz muy intuitiva que hace muy sencilla la implementación de *hardware*, permitiendo un desarrollo muy ágil.

De esta manera, se han decidido las conexiones de la placa de control con base en las siguientes consideraciones:

- **Funcionalidad del Pin:** Cada pin del microcontrolador se ha configurado para cumplir una función específica de acuerdo al mapeado que tenga cada periférico, ya que normalmente un canal específico de un periférico específico solamente se puede conectar a uno o dos pines.
- **Compatibilidad con Periféricos:** Se ha tenido en cuenta la compatibilidad entre los periféricos del microcontrolador y los dispositivos externos conectados a la placa de control.
- **Optimización del Enrutado:** Se han escogido algunos pines a medida que se ha ido enrutando la placa, por facilitar algunas conexiones.

Finalmente, se logra que el esquemático y el programa CubeMX muestren la misma distribución de pines:

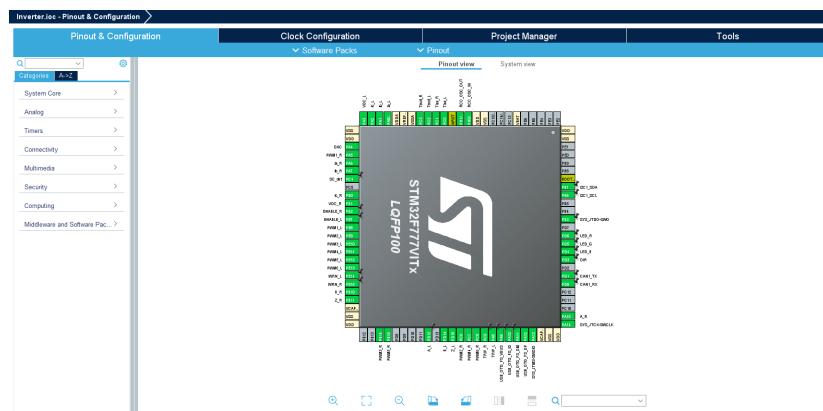


Figura 5.82: Pantalla principal de CubeMX con todos los pines usados configurados con los periféricos adecuados.

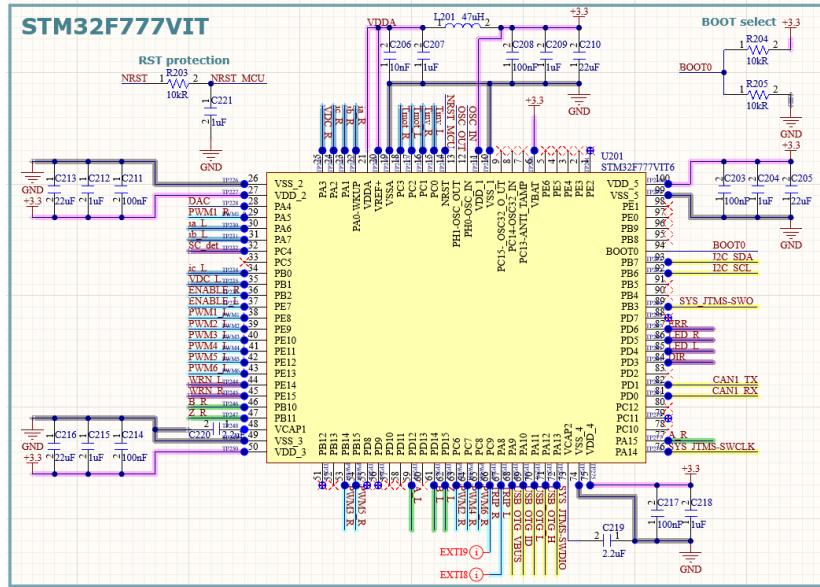


Figura 5.83: Símbolo esquemático del MCU con todas las conexiones realizadas.

Circuitos importantes

Alimentación

Ya que se propone alimentar la placa directamente desde el sistema de baja tensión del vehículo, se debe implementar un tratamiento de esta alimentación. Se incluye protección contra descargas electrostáticas, polaridad inversa y sobrecorriente. Se implementa un DC-DC de Recom de 15 W para generar el bus principal de 5 V, sin embargo, dado a problemas de disponibilidad y ensamblaje no se ha podido probar. Además, se incluye alimentación del conector USB, y ambos buses de 5 V se pasan por un filtro Pi con frecuencia de corte $f_c = \frac{1}{2\pi\sqrt{C \cdot L}} = \frac{1}{2\pi\sqrt{10\mu F \cdot 4.7\mu H}} = 7,34\text{kHz}$ para evitar acoplos de ruido en la alimentación. También se puede observar un regulador lineal fijo de 3.3 V para proporcionar una tensión estable al MCU, y un pequeño LED indicativo de que la alimentación está activa.

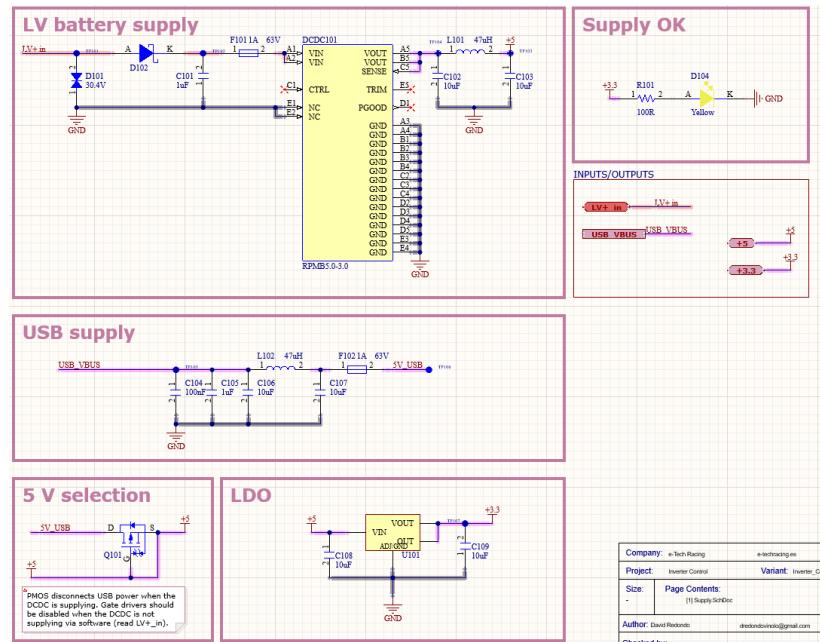


Figura 5.84: Esquemático de los circuitos de alimentación de la placa de control.

MCU

Aunque ya se ha visto la implementación del MCU en sí, su esquemático contiene otras partes como una memoria externa, el conector USB, notas sobre qué periféricos están mapeados a qué pines y el conector de programación y depuración.

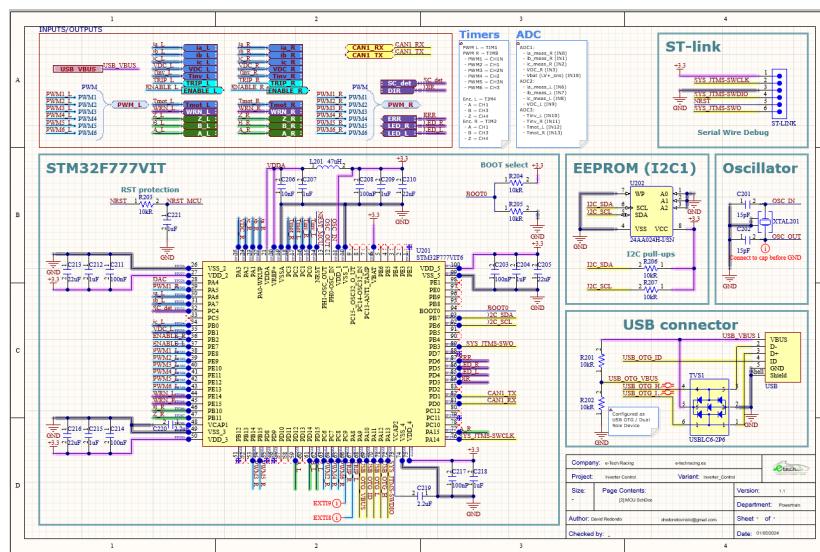


Figura 5.85: Esquemático de los circuitos relacionados con el MCU.

CAN

Para implementar comunicación CAN es necesario incorporar un *transceiver* que pueda comunicar el MCU con un bus de CAN real. Se escoge el MCP2551 por su coste, simplicidad y robustez. Se añade también un filtro de línea consistente en un *choke*

para las interferencias en modo común, y algunos condensadores. Se incluye también un final de línea por si fuera necesario, y protección contra ESD. Adicionalmente, se han implementado un par de luces LED para indicar el correcto funcionamiento del envío y recepción de datos.

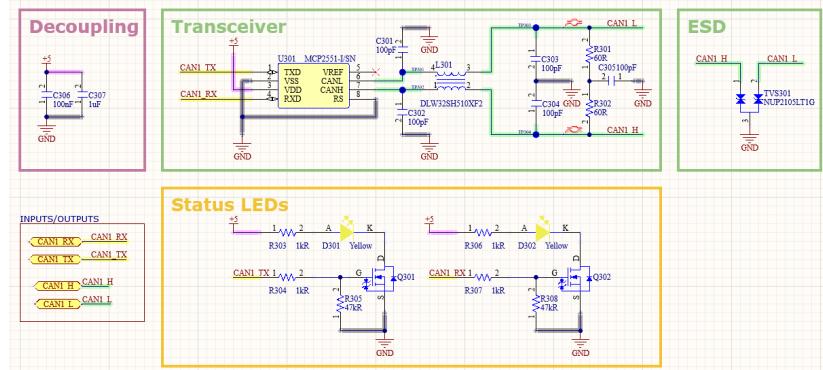
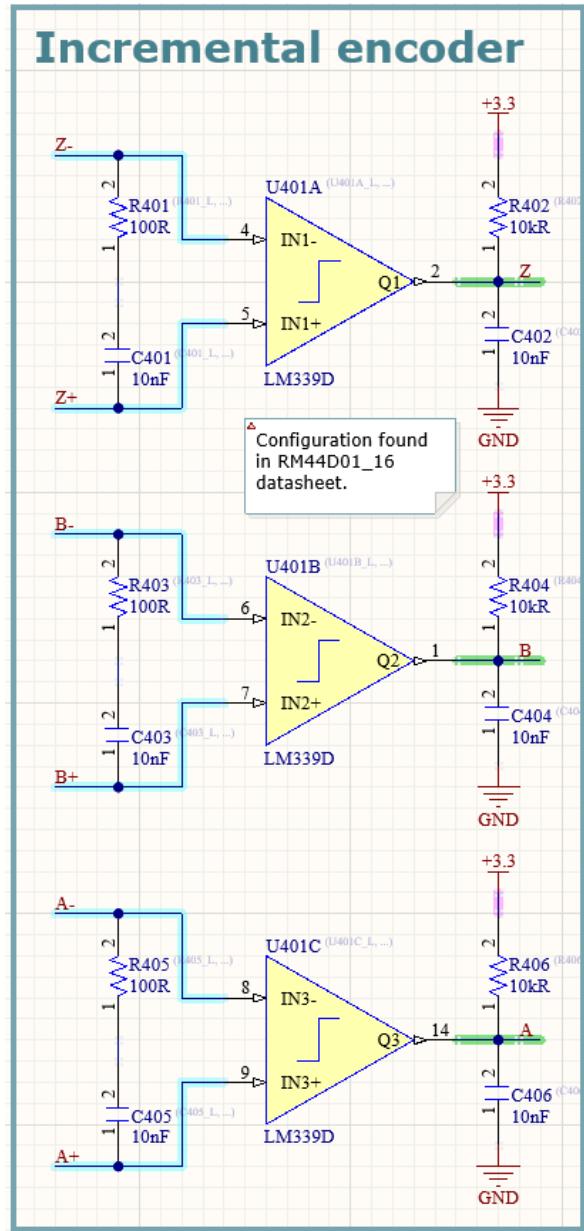


Figura 5.86: Esquemático referente a la comunicación CAN.

Retroalimentación

Este bloque se implementa por duplicado, un bloque por cada motor que se controla. Contiene los componentes necesarios para leer su posición y temperatura.

Ya que se requiere de leer la posición con un *encoder* incremental, se equipan los componentes necesarios para ello. En primer lugar, se sabe que el modelo de *encoder* en concreto tiene tres canales diferenciales, con lo que se usa el LM339, un comparador cuádruple con salida HiZ/GND para obtener la lectura desde una interrupción externa en el MCU. Cabe destacar que esta configuración de *hardware* hace compatible este inversor con sensores de efecto *Hall* para la lectura de posición, aunque no se desarrollará el código que los interprete.

Figura 5.87: Esquemático del *front end* del *encoder* incremental.

A fecha de la redacción de este trabajo todavía no se conoce el sensor de temperatura que montarán los motores, de modo que se implementa un circuito modificable para la lectura de cualquier tipo de sensor de temperatura resistivo. Aprovechando el comparador restante del LM339 se añade también una alarma configurable por *hardware* para cualquier tipo de sensor.

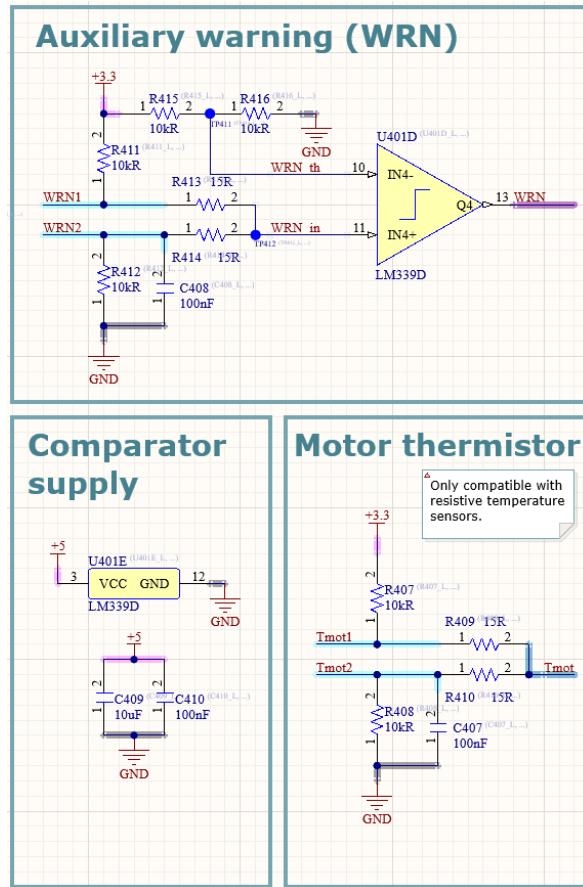


Figura 5.88: Esquemático de la lectura de temperatura del motor y alarma arbitraria.

Por último, se añade un conector para el sensor que incluye también una alimentación de 5 V, el sensor de temperatura y el sensor arbitrario junto con unas notas sobre la implementación.

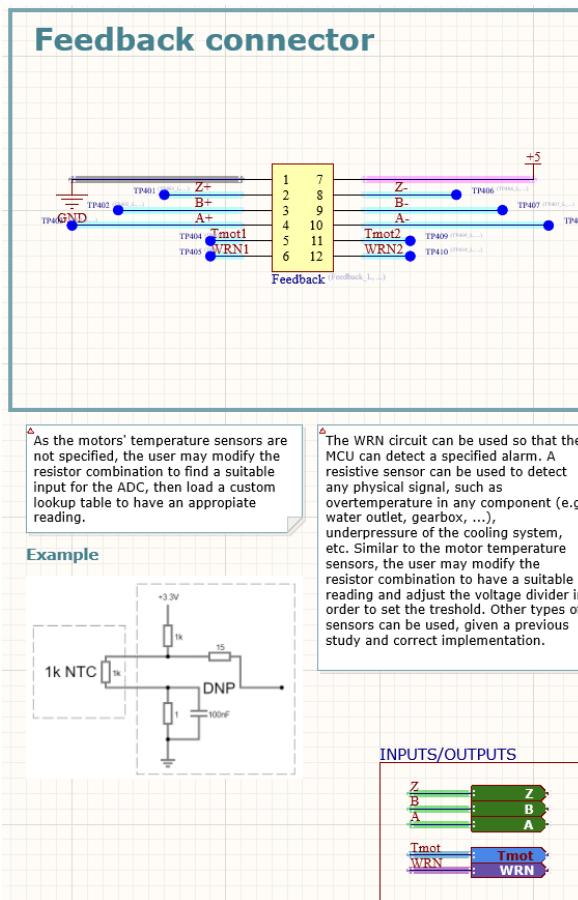


Figura 5.89: Esquemático del conector del sensor de posición y notas.

Front end de la placa de potencia

Este bloque se implementa por duplicado, un bloque por cada placa de potencia que tiene el inversor.

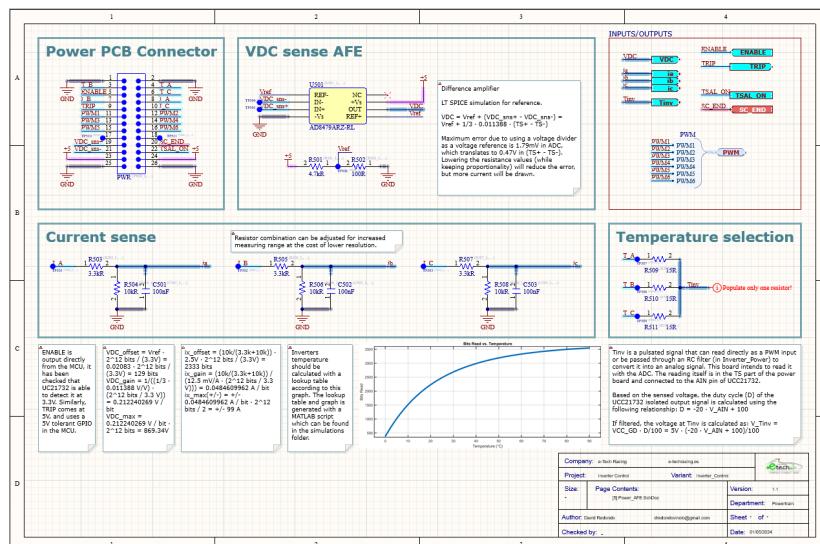


Figura 5.90: Esquemático del *front end* de la placa de potencia.

En primer lugar, *ENABLE* es una salida directa del MCU, y se ha comprobado que el UCC21710 es capaz de detectarla a 3.3V, igual que los PWMs. De manera similar, *TRIP* se lee a 5V y utiliza un GPIO tolerante a 5V en el MCU.

Para que el ADC del MCU reciba correctamente todas las señales analógicas, se deben tratar adecuadamente. Hay tres grupos de señales analógicas en cada placa de potencia: las corrientes de fase, la tensión DC y la temperatura de los semiconductores.

Corrientes de Fase

Como se ha visto en el apartado de la placa de potencia, se utilizan sensores referenciados a 5 V, y por tanto, sus señales podrían exceder el rango de 3.3 V del ADC. Por ello se implementa un simple divisor de tensión. La combinación de resistencias se puede ajustar para aumentar el rango de medición a costa de una menor resolución.

El *offset* de la corriente en bits se calcula como:

$$\text{offset}_i = \left(\frac{10 \text{ k}\Omega}{3,3 \text{ k}\Omega + 10 \text{ k}\Omega} \right) \cdot 2,5 \text{ V} \cdot \frac{2^{12} \text{ bits}}{3,3 \text{ V}} = 2333 \text{ bits}$$

La ganancia de la medida de corriente en amperios por bit se calcula como:

$$\text{gain}_i = \frac{\left(\frac{10 \text{ k}\Omega}{3,3 \text{ k}\Omega + 10 \text{ k}\Omega} \right)}{12,5 \text{ mV/A} \cdot \left(\frac{2^{12} \text{ bits}}{3,3 \text{ V}} \right)} = 0,0484609962 \text{ A/bit}$$

La corriente máxima que se puede medir es:

$$\pm 0,0484609962 \text{ A/bit} \cdot \frac{2^{12} \text{ bits}}{2} = \pm 99 \text{ A}$$

Tensión de Bus

Dado que el amplificador aislado utilizado saca una señal diferencial, se debe convertir a *single-ended* usando un amplificador diferencial integrado.

Puesto que el modelo escogido presentaría una pequeña zona muerta, se debe añadir un *offset* de muy pocos milivoltios.

No existen referencias de tensión de tan poco nivel, así que se usa un divisor resistivo de valores bajos, a sabiendas de que esta decisión causa error en la medida.

El *offset* de la medida de tensión se calcula como:

$$\text{offset}_V = V_{ref} \cdot \frac{2^{12} \text{ bits}}{3,3 \text{ V}} = 129 \text{ bits}$$

La ganancia de la medida de tensión en voltios por bit se calcula como:

$$\text{gain}_V = \frac{1}{\left(\frac{1}{3} \cdot 0,011388 \text{ V/V} \cdot \left(\frac{2^{12} \text{ bits}}{3,3 \text{ V}} \right) \right)} = 0,212240269 \text{ V/bit}$$

La tensión máxima que se puede medir es:

$$0,212240269 \text{ V/bit} \cdot 2^{12} \text{ bits} = 869,34 \text{ V}$$

Temperaturas de los Semiconductores

Sería poco práctico leer las tres temperaturas de cada inversor ya que ocuparían muchos pines del MCU. Por ello, se añaden unas pequeñas resistencias, dos de las cuales no se montan, lo cual permite escoger una de las tres medidas de temperatura. Las temperaturas de los inversores deben calcularse con una *lookup table* para ahorrar tiempo de computación. Como se ha visto, la señal que sale del UC21710 es una señal pulsada que puede leerse directamente como una entrada PWM o pasar a través de un filtro RC en la placa de potencia para convertirla en una señal analógica. Esta placa pretende leerla con el ADC.

La lectura en sí misma está en la parte de alta tensión de la placa de potencia y se conecta al pin AIN de UC21710. Basándose en el voltaje leído, se calcula el ciclo de trabajo (D) de la salida analógica aislada de UC21710 utilizando la siguiente relación:

$$D = -20 \cdot V_{AIN} + 100$$

Si se filtra, el voltaje en leído por el ADC del MCU se calcula como:

$$V_{Tinv} = VCC_{GD} \cdot \frac{D}{100} = 5V \cdot (-20 \cdot V_{AIN} + 100) / 100$$

Extras

En este bloque aparecen tres LEDs informativos controlados por el MCU, un interruptor para cambiar la dirección de giro de los motores, y una lectura de la cadena de seguridad.

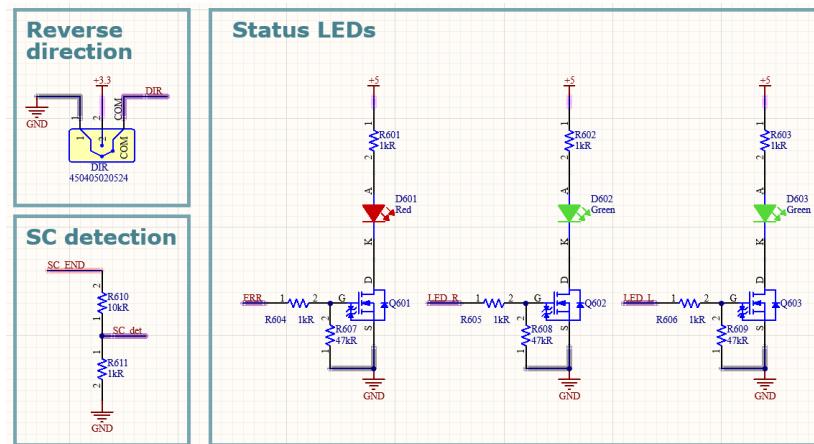
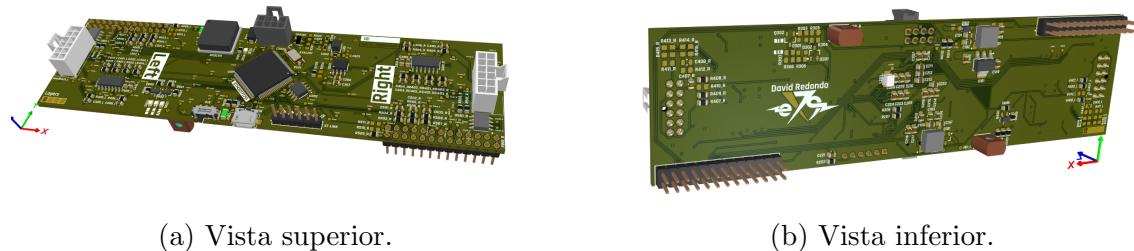


Figura 5.91: Esquemático de extras.

Resultado Final

Después de diseñar todos los circuitos, emplazado todos los componentes y enrutado todos los nodos, se completa el diseño de la placa de control.



(a) Vista superior.

(b) Vista inferior.

Figura 5.92: Vistas 3D de la PCB de control.

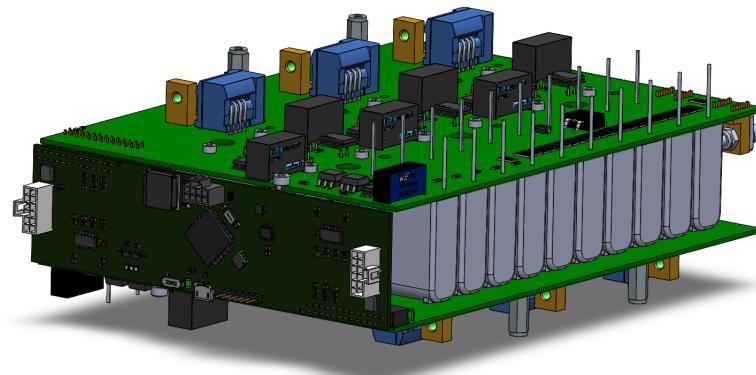


Figura 5.93: Ensamblaje de la placa de control con las dos placas de potencia.

5.4. *Software*

5.4.1. Concepto

Diagrama de bloques de software, justificado (ojo, detallar el dual)

5.4.2. Tareas

Init

ADCs

Comunicaciones

PWMs

Flash o EEPROM

Seguridad

5.4.3. Interfaz de usuario

justificar ausencia de UI integrada

Interfaz de HW

PlotJuggler

Debugger

Actualizacion de parametros por CAN

6. Resultados

6.1. Validación

La validación del sistema es una etapa crítica en el proceso de desarrollo de cualquier proyecto, especialmente en un proyecto de la magnitud y complejidad del convertidor diseñado. La validación se encarga de verificar que todos los componentes y subsistemas del convertidor funcionen correctamente y cumplan con los requisitos y especificaciones establecidos previamente.

Dada la naturaleza multifacética del convertidor, que abarca desde aspectos eléctricos y electrónicos hasta aspectos de control y software, es esencial planificar una estrategia de validación exhaustiva y efectiva. En este sentido, se ha adoptado un enfoque metodológico basado en el modelo en V, que permite validar los subsistemas desde los más específicos hasta los más generales, siguiendo un flujo lógico y sistemático.

6.1.1. Modelo en V

El modelo en V es un enfoque de desarrollo y validación que organiza las etapas del proyecto en forma de una 'V' invertida, donde cada etapa de desarrollo tiene una contraparte de validación. Esto asegura que la validación se considere desde el principio del proyecto y que cada fase de desarrollo tenga su correspondiente prueba o verificación asociada.

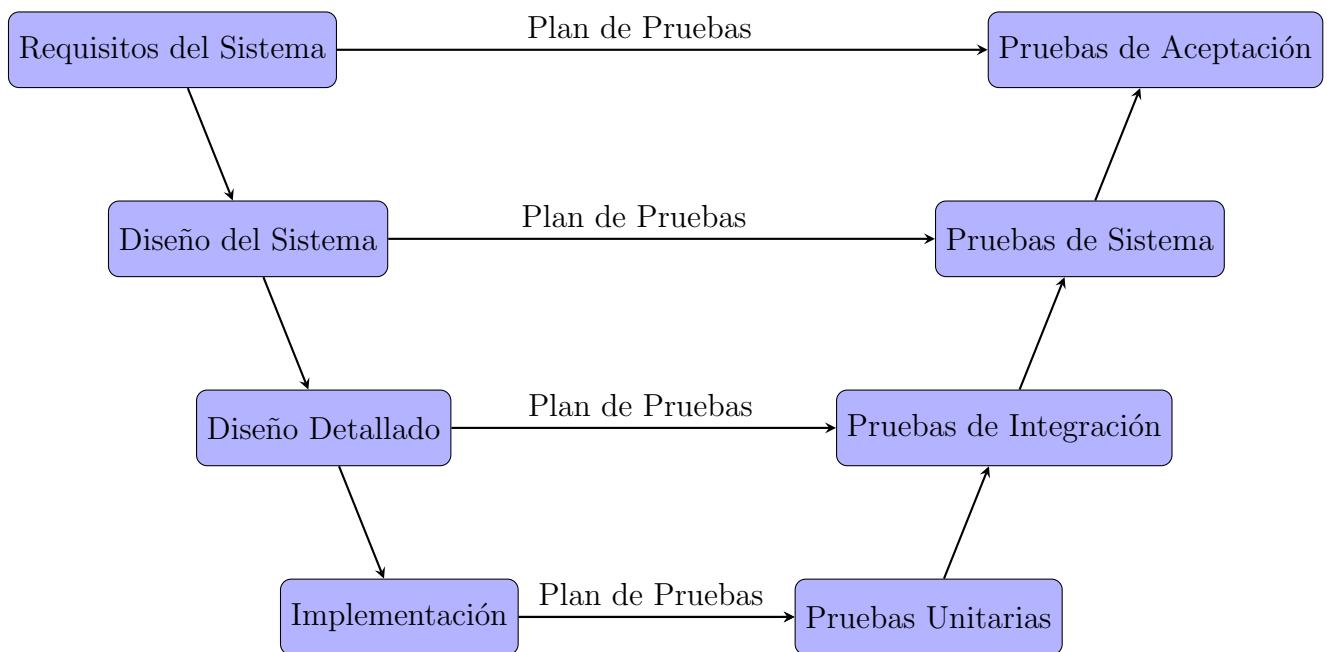


Figura 6.1: Modelo en V para el desarrollo y validación de sistemas.

En el modelo en V, las etapas de desarrollo se encuentran en el lado izquierdo de la 'V', comenzando desde los requisitos del sistema hasta la implementación y codificación. Por otro lado, las etapas de validación se encuentran en el lado derecho de la 'V', comenzando desde las pruebas unitarias y de integración hasta las pruebas de sistema y aceptación.

A continuación, se detallan las diferentes etapas del modelo en V:

- **Requisitos del Sistema:** En esta etapa se definen y documentan todos los requisitos del sistema, que sirven como la base para el diseño y desarrollo del convertidor. Estos requisitos incluyen características eléctricas, interfaces, restricciones mecánicas, etc.
- **Diseño del Sistema:** Aquí se traducen los requisitos del sistema en un diseño detallado del convertidor. Se definen las arquitecturas de *hardware* y *software*, así como los diagramas de bloques y especificaciones técnicas. También se escogen los componentes más importantes.
- **Diseño Detallado:** En esta etapa se realiza un diseño profundo de cada parte y subsistema del convertidor. Se diseñan los esquemas eléctricos y circuitos impresos, se escriben los algoritmos de control y se crean listas de materiales para preparar el ensamblado.
- **Implementación:** Aquí se lleva a cabo la implementación física del diseño. Se fabrican los circuitos impresos, se programa el *firmware* y se ensamblan las piezas.
- **Pruebas Unitarias:** En esta etapa se realizan pruebas individuales en cada componente o subcircuito o módulo del convertidor para verificar su funcionamiento según lo especificado. Se asegura que cada unidad funcione correctamente antes de la integración.
- **Pruebas de Integración:** Se combinan los subcircuitos individuales para formar subsistemas y se verifican las interfaces entre ellos. Se asegura que los subsistemas funcionen correctamente juntos y se detectan posibles problemas de compatibilidad.
- **Pruebas de Sistema:** Aquí se evalúa el sistema completo en su conjunto. Se realizan pruebas de funcionamiento global.
- **Pruebas de Aceptación:** Finalmente, se llevan a cabo las pruebas finales en las que se evalúan los requisitos marcados inicialmente.

El modelo en V proporciona una estructura clara y sistemática para el desarrollo y validación del convertidor, asegurando que cada etapa tenga su correspondiente prueba de validación y que los resultados sean coherentes con los objetivos del proyecto. Sin embargo, es necesario ser pragmático y eficaz con la validación, puesto que tiende a llevar más tiempo del necesario si se sigue una metodología de forma estricta. Por ello, a lo largo de todo el proceso de diseño y de verificación se ha tomado la libertad de usar el modelo en V para aquello para lo que es útil.

En este capítulo se desarrolla la parte derecha de la 'V', diseñando y ejecutando las pruebas a varios niveles. La estrategia de validación se divide en tres grandes bloques: validación de *hardware*, validación de *software* e integración. Cada bloque tiene sus

propios desafíos y requisitos específicos, pero todos contribuyen al objetivo final de asegurar el funcionamiento correcto y confiable del convertidor.

6.1.2. Validación de Hardware

La parte más crítica en la validación del convertidor es la de *hardware* puesto que cada iteración cuesta tiempo y dinero. Por ello, son las pruebas de *hardware* las que se diseñan y ejecutan más meticulosamente.

6.1.3. Validación de *Software*

6.1.4. Integración



UNIVERSITAT POLITÈCNICA DE CATALUNYA
BARCELONATECH
Escola d'Enginyeria de Barcelona Est

TRABAJO DE FINAL DE GRADO

GRADO EN INGENIERÍA ELECTRÓNICA INDUSTRIAL Y
AUTOMÁTICA

VOLUMEN II: APÉNDICES

Diseño e implementación de un inversor trifásico dual para tracción eléctrica

Autor:

David Redondo

Director:

Prof. Alfonso Conesa Roca

Convocatoria: Junio 2024



A. Apéndices

A.1. Obtención de los Parámetros de un PMSM

A.2. Montaje de la PCB de potencia

B. Bibliografía
