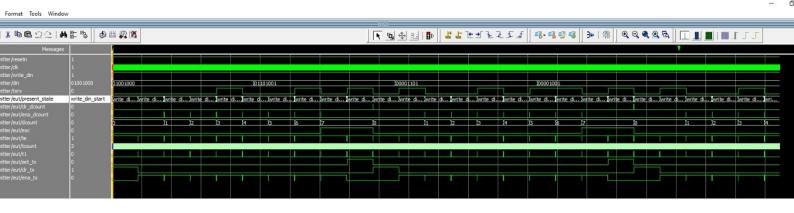
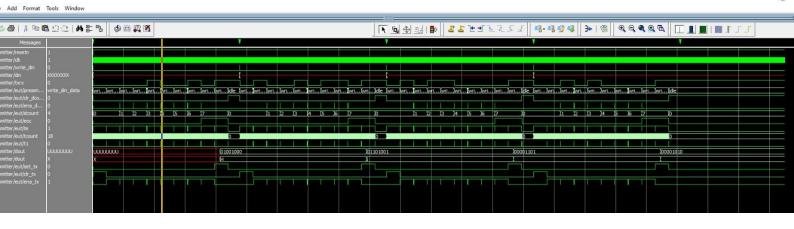
## (transmitter) דוח מסכם 1 עד 203565387 כהן אלאור 204344329

בתרגיל המסכם נדרשנו ליצור חלק אחד מתוך UART פשוט , החלק הוא המשדר ליצור חלק אחד מתוך UART כאשר המשדר עובד בקצב של 115200 ביטים לשנייה ואורך השידור מבחינת סיביות הוא 8. בעזרת הקבצים שלך שהועלו לאתר ( שלד המשדר , TB , וקובץ do ) נבנה המשדר עצמו , כאשר את מכונת המצבים שכתובה בדו"ח תירגמנו לקוד ב VHDL

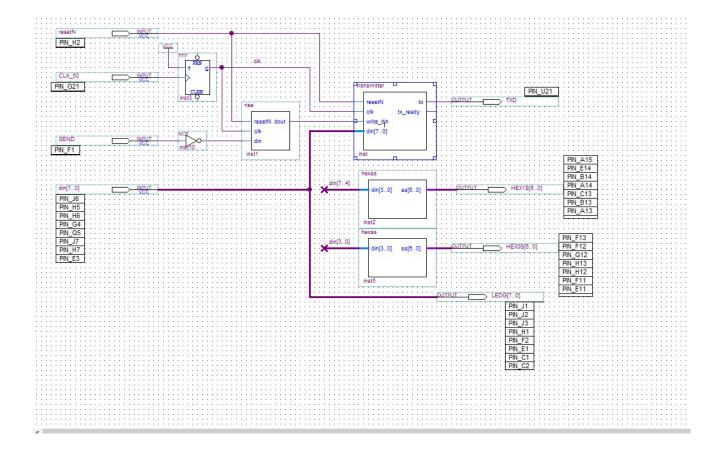
(testbench - i testbench-simple של הרכיב המתואר (ע"י Modelsim של הרכיב המתואר - Testbench-simple - Testbench-simple



- Testbench



## להלן תמונות של הרכיב עצמו ושל החיווטים למיניהם ב Quartus



- bdf , קובץ, do, קובץ, TB , קבצי ה transmitter.vhd, קבצי ה QAR, קובץ JIP , קבצי bdf, קבצי ה bdf , קובץ obf, transmitter.vhd . bsf

Tera Term להלן קישור לסרטון המדגים את פעולת השליחה בעזרת הכרטיס אל המחשב בטרמינל https://youtu.be/rDMNxSq4F3g