

UNIVERSIDAD DE BUENOS AIRES
FACULTAD DE INGENIERÍA
CARRERA DE ESPECIALIZACIÓN EN SISTEMAS
EMBEBIDOS



MEMORIA DEL TRABAJO FINAL

**Entorno de programación educativo en
lenguaje Python para la EDU-CIAA-NXP**

Autor:
Ing. Ernesto Gigliotti

Director:
Esp. Ing. Eric Pernía (FIUBA)

Jurados:
Dr. Ing. Pablo Gomez (FIUBA)
Ing. Alejandro Permingeat (FIUBA)
Esp. Ing. Pablo Ridolfi (UTNFRBA, FIUBA)

*Este trabajo fue realizado en las Ciudad Autónoma de Buenos Aires, entre enero
de 2016 y diciembre de 2016.*

Resumen

En este trabajo se presenta la implementación de un conjunto de herramientas que permite a estudiantes de educación secundaria y universitaria, utilizando el lenguaje Python junto con la versión educativa de la Computadora Industrial Abierta Argentina (EDU-CIAA-NXP), aprender programación sobre sistemas embebidos. El conjunto de herramientas desarrollado consta de un firmware que permite a la EDU-CIAA-NXP ejecutar código Python, un software que permite al usuario escribir dicho código y grabarlo en la placa, ejemplos y documentación para facilitar el aprendizaje. Para asegurar la calidad del trabajo se utilizaron técnicas de ingeniería de software, planificación y gestión de proyectos.

Agradecimientos

Al Dr. Ing. Ariel Lutemberg, quien me otorgó la beca que me permitió cursar la carrera de especialización y hacer posible este trabajo.

A Martín Ribelotta, creador de la base sobre la que se desarrolló este trabajo y quien me ha ayudado desde el comienzo contestando absolutamente todas mis dudas.

A mis compañeros de la 3er cohorte, con quienes compartimos un año agotador pero lleno de nuevos conocimientos que nos permitieron formarnos en esta especialidad.

Por último a mi director Esp. Ing. Eric Pernía y a mis jurados Dr. Ing. Pablo Gomez, Ing. Alejandro Permingeat y Esp. Ing. Pablo Ridolfi quienes han dedicado mucho de su escaso tiempo en evaluar este trabajo.

Índice general

Resumen	III
1. Introducción General	1
1.1. Dificultades planteadas en la enseñanza de programación de sistemas embebidos.	1
1.2. Objetivo y solución propuesta.	2
2. Introducción Específica	5
2.1. La plataforma de Hardware	5
2.2. Utilización de MicroPython	6
2.3. Firmware: Punto de partida	7
2.4. Software: Punto de partida	8
2.5. Requerimientos	9
3. Diseño e Implementación	11
3.1. Diseño del Firmware	11
3.1.1. Creación de bibliotecas Python: Módulos y Clases	12
3.1.2. Diseño de bibliotecas para el manejo de periféricos desde C	14
3.1.3. Diseño de bibliotecas para el manejo de periféricos desde el código Python	15
3.2. Diseño del Software	17
3.2.1. Diseño del IDE	18
3.2.2. Envío del archivo a la placa	20
3.3. Documentación	21
3.3.1. Proyectos de ejemplo	22
3.3.2. Documentación de las bibliotecas implementadas	22
4. Ensayos y Resultados	23
4.1. Tests unitarios para bibliotecas para el manejo de periféricos desde C	23
4.2. Test unitarios para bibliotecas para el manejo de periféricos desde Python	26
4.3. Ejecución de los tests sobre la placa	29
4.3.1. Requerimientos para la ejecución de los tests.	30
4.4. Tests Unitarios para ventanas que componen el IDE	31
4.5. Tests funcionales	32
4.5.1. Tests funcionales para el IDE	32
4.5.2. Tests funcionales para clases Python de manejo de periféricos	33
5. Conclusiones	35
5.1. Conclusiones generales	35
5.2. Próximos pasos	35
A. Creación de un módulo y clase Python desde código C	37
A.1. Creación de un módulo	37

A.2. Incorporación de una clase al módulo	38
A.3. Definición del constructor de una clase	40
A.4. Definición de un método de una clase	41
Bibliografía	43

Índice de figuras

2.1. Diagrama en bloques de la plataforma EDU-CIAA-NXP	5
2.2. Foto de una placa EDU-CIAA-NXP	6
2.3. Foto de una placa Pyboard	6
2.4. Conexión de la EDU-CIAA-NXP con la PC	7
2.5. Procesador de texto EDILE v0.2	8
3.1. Diagrama en bloques de la arquitectura del firmware	11
3.2. Anidamiento de llamadas a funciones desde Python a C	13
3.3. Relación entre las clases Python y los archivos del firmware	14
3.4. Diagrama de clases para manejo de periféricos	16
3.5. Diagrama en bloques de la arquitectura del software del IDE	17
3.6. Botones adicionales del IDE.	18
3.7. Diagrama de clases de las funcionalidades agregadas al IDE.	19
3.8. Diagrama de secuencia que describe la comunicación entre el IDE y el firmware.	21
4.1. Estructura de archivos para la ejecución de tests unitarios de la ca- pa uPython HAL.	25
4.2. Diagrama de clases del módulo unittest.	27
4.3. Diagrama de clases de tests unitarios para el IDE	31

Índice de Tablas

4.1. Conexiones de hardware requeridas para ejecutar los tests	31
A.1. Relación entre métodos Python y funciones C	39

Capítulo 1

Introducción General

En este capítulo se aborda la problemática en la enseñanza de la programación de sistemas embebidos y la solución propuesta en este trabajo.

1.1. Dificultades planteadas en la enseñanza de programación de sistemas embebidos.

Un alumno de nivel secundario o universitario que comienza su formación en el ámbito de la informática o electrónica, y es instruido para adquirir conocimientos de programación sobre sistemas embebidos, generalmente debe enfrentarse a ciertos problemas a los que no debería enfrentarse en una etapa tan temprana de aprendizaje. Estos problemas generalmente tienen que ver con el lenguaje elegido para aprender a programar y la sintaxis del mismo, así como también a la complejidad del *IDE*¹ utilizado y la necesidad de conocimientos medianamente avanzados sobre arquitecturas de microcontroladores [9].

Los típicos problemas a los que un estudiante inicial de informática debe enfrentarse, según un trabajo publicado por Kaczmarczyk, East, Petrick y Herman en 2010 [8], son modelos de datos, referencias, punteros, tipos de variables, bucles y sentencias condicionales entre otros. Si a estos problemas se le suman los mencionados previamente (sintaxis, IDE y conocimientos de arquitectura de microprocesadores), se crea una situación en donde el alumno no puede focalizarse en comprender y practicar algoritmia, y debe lidiar con problemas de sintaxis, compilación, configuración del entorno de desarrollo, y complicados conocimientos de arquitectura para configurar y utilizar los periféricos de un microcontrolador como por ejemplo una entrada o salida digital y en muchos casos no pudiendo acceder a la documentación adecuada o a ejemplos detallados.

En la publicación de Brito y de Sá-Soares en 2013 [1] se asegura que existe una alta tasa de incompreensión en las materias de introducción a la programación e investigaciones demuestran que herramientas que permiten escribir un algoritmo en forma simple y probar su ejecución de inmediato como *Scratch*² dan resultados mucho más favorables [11]. Este tipo de herramientas oculta las capas de bajo nivel requeridas para la utilización de un hardware específico, permitiendo a los alumnos de nivel inicial practicar programación con el incentivo extra de poder

¹IDE: Entorno de Desarrollo Integrado.

²Scratch: Lenguaje de programación basado en bloques encastrables que permiten formar un algoritmo evitando escribir texto.

crear fácilmente dispositivos electrónicos que realicen determinadas acciones, sin caer en la necesidad de adquirir previamente conocimientos avanzados de sistemas embebidos [14].

1.2. Objetivo y solución propuesta.

El objetivo principal del presente trabajo es proveer un conjunto de herramientas que permitan a estudiantes de educación secundaria y universitaria aprender programación sobre sistemas embebidos evitando los típicos problemas que surgen en los primeros acercamientos a estos temas, debido a la complejidad que imponen los lenguajes y plataformas utilizadas comúnmente (lenguajes de nivel medio o bajo como C o *Assembler*³ y entornos de desarrollo difíciles de configurar para la mirada de un principiante). El proyecto busca desde su simplicidad (tanto a nivel programación como configuración y puesta en marcha del entorno de desarrollo) evitar al principiante frustraciones que desalienten el aprendizaje.

Para eso se plantea el desarrollo e integración de un conjunto de herramientas que abarcan cada uno de los aspectos mencionados para brindar una solución integral a los mismos, permitiendo al alumno focalizarse en los verdaderos problemas de cada una de las etapas del aprendizaje.

Para solucionar los problemas de sintaxis y compilación, se eligió el lenguaje Python, cuya característica principal es su sintaxis clara y simple, con muy pocas reglas en lo que respecta a palabras reservadas del lenguaje y tipos de datos. Muchas universidades utilizan Python como lenguaje para enseñar programación debido a estas características [5]. Combinando la simplicidad del lenguaje Python con la popularidad de la plataforma de hardware EDU-CIAA-NXP se concluye que la creación de un conjunto de herramientas que permitan la utilización de dicho lenguaje sobre la plataforma, permitiendo el uso de los periféricos básicos de la misma, utilizando una sintaxis simple y clara, sin necesitar conocimientos avanzados de arquitecturas de microcontroladores para su utilización, es una justificación más que acertada para el desarrollo de este trabajo.

Para solucionar los conflictos de entornos de desarrollo difíciles de configurar y utilizar, con muchos requerimientos de hardware en la PC donde se utilizarían, se desarrolló un IDE mediante el cual puede escribirse código Python en un archivo, y grabar el mismo en la EDU-CIAA-NXP mediante un botón, y en el cual toda la configuración requerida consta de indicar el puerto serie donde se encuentra conectada la placa. A su vez se trató de mantener lo más bajo posible los requerimientos necesarios para ejecutar el IDE, permitiendo el uso en viejas generaciones de PCs que todavía forman parte de las escuelas secundarias, las cuales no podrían ejecutar IDEs complejos como *Eclipse*⁴ o *Netbeans*⁵ los cuales son los entornos más utilizados por los fabricantes de microcontroladores hoy en día.

³Assembler: Lenguaje de bajo nivel que consiste en un conjunto de mnemónicos que representan instrucciones básicas de procesadores.

⁴Eclipse: Entorno de desarrollo integrado para múltiples lenguajes. url:<https://eclipse.org>

⁵Netbeans: Entorno de desarrollo integrado para múltiples lenguajes. url:<https://netbeans.org>

Por último se escribieron ejemplos con explicaciones detalladas que demuestran el uso de la placa para la construcción de proyectos típicos de escuelas técnicas secundarias, junto con la documentación detallada de todas las bibliotecas Python disponibles para manejar algunos periféricos de la EDU-CIAA-NXP, evitando así requerir conocimientos de microcontroladores para la configuración y uso de los mismos.

Capítulo 2

Introducción Específica

En este capítulo se detalla la plataforma de hardware utilizada, y se hace una introducción a las herramientas que se tomaron como punto de partida para el desarrollo de este trabajo.

2.1. La plataforma de Hardware

La Computadora Industrial Abierta Argentina (CIAA) es un proyecto que comenzó en el año 2013 gracias a la acción conjunta de ACSE¹ y CADIEEL², dando lugar a una plataforma de hardware que posee dos valiosas características: ser de carácter industrial, es decir, pensada y diseñada para las exigencias de confiabilidad que la industria requiere, y ser abierta bajo licencia BSD, lo cual promueve su uso, modificación y redistribución.

Este trabajo se basó principalmente en la versión educativa de esta computadora, llamada “EDU-CIAA-NXP” cuyo diagrama en bloques se observa en la figura 2.1.

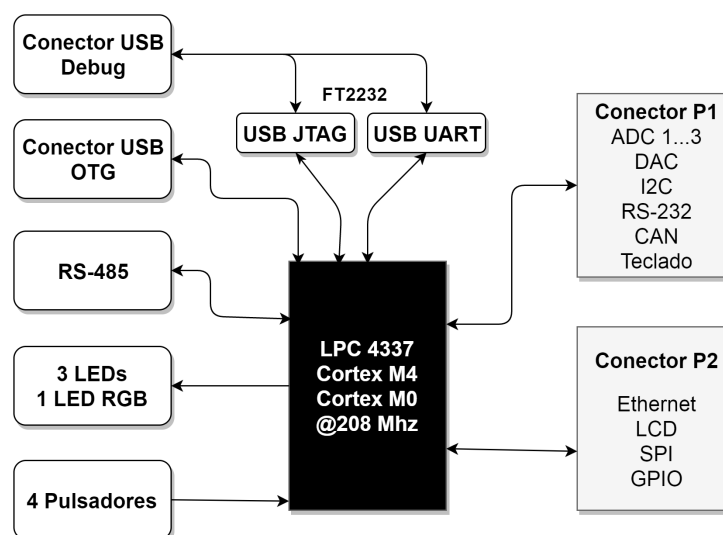


FIGURA 2.1: Diagrama en bloques de la plataforma EDU-CIAA-NXP

¹ACSE: Asociación Civil para la investigación, promoción y desarrollo de los Sistemas electrónicos Embebidos.

²CADIEEL: Cámara Argentina de Industrias Electrónicas, Electromecánicas y Luminotécnicas.

La EDU-CIAA-NXP utiliza un microcontrolador NXP LPC 4337 JDB 144 (Dual-core Cortex-M4 + Cortex-M0). Como se observa en la figura 2.1 la placa tiene 4 pulsadores, 3 leds y un led RGB con los cuales es posible realizar muchos ejercicios, así como también una conexión USB mediante un chip FT2232 el cual brinda un puerto JTAG y una UART para conectar el microcontrolador con la PC.

La placa también posee dos conectores P1 y P2 de 40 pines cada uno, en donde se encuentran conectados los periféricos del microcontrolador (GPIOs, UARTs, SPI, I2C, etc.). El diseño fue pensado para proveer una plataforma de desarrollo moderna y económica basada en la CIAA que sirva a docentes y a estudiantes en los cursos de sistemas embebidos y lograr una amplia inserción en el sistema educativo argentino. En la figura 2.2 se muestra una foto de una placa EDU-CIAA-NXP en donde se destaca el detalle de los 4 pulsadores y los leds SMD que permiten realizar ejercicios sin requerir componentes adicionales.

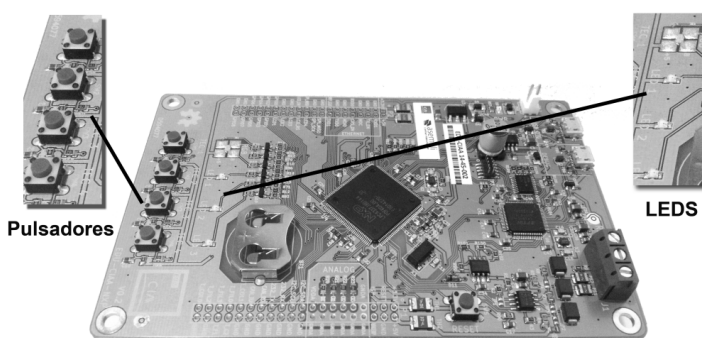


FIGURA 2.2: Foto de una placa EDU-CIAA-NXP

2.2. Utilización de MicroPython

El proyecto MicroPython [13] es un desarrollo de firmware realizado por Damien George, el cual fue pensado para correr sobre la plataforma Pyboard, desarrollada por Jalttek Systems [10]. Este proyecto permite la ejecución de código Python y la utilización de los periféricos que posee la placa, desde dicho lenguaje.

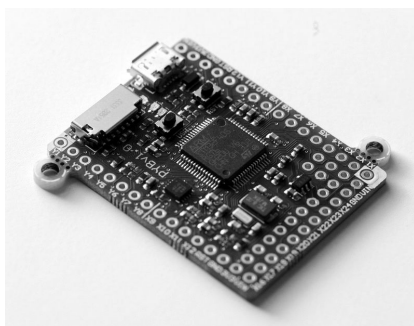


FIGURA 2.3: Foto de una placa Pyboard

Las características del microcontrolador que posee esta placa, son similares a las de la EDU-CIAA-NXP (Cortex-M4@168Mhz).

2.3. Firmware: Punto de partida

Para obtener la capacidad de ejecutar código Python en la EDU-CIAA-NXP, se adoptó el trabajo de Martin Ribelotta, quien realizó el *port*³ del proyecto MicroPython mencionado previamente para esta plataforma [12]. Este port constaba de la inicialización del intérprete, el cual permitía ejecutar código Python, la inicialización y configuración de la *Garbage Collector*⁴ y la implementación de un filesystem FAT12 embebido en la memoria de programa del microcontrolador, de manera de poder escribir en forma permanente el código Python en la memoria y luego ser ejecutado desde allí.

El autor del presente trabajo comenzó a desarrollar el soporte para algunos periféricos a mediados de 2015, ya que el port de Martin Ribelotta no contaba con la implementación para el manejo de dichos periféricos. Esto se tomó como punto de partida y se reescribió y mejoró en gran medida para lograr la calidad del firmware deseada al implementar técnicas de ingeniería de software, verificando su correcto funcionamiento por medio de test unitarios y funcionales los cuales se desarrollan en el capítulo 4

Al tomar el port de MicroPython para la EDU-CIAA-NXP desarrollado por Martín Ribelotta, era posible ejecutar un intérprete *REPL*⁵ que provee el proyecto, el cual tiene como standard input (stdin) y standard output (stdout) el puerto serie que la placa tiene conectado a través del conversor USB, de modo que en la PC se crea un COM Virtual que permite a cualquier programa que emula una terminal por puerto serial, conectarse a dicho intérprete.

En la figura 2.4 se observan los bloques que modelan la conexión de la placa con la PC. Mediante el circuito integrado FT2232 que posee la placa, se conecta por medio del bus USB, la PC a la EDU-CIAA-NXP, permitiendo visualizar uno de los módulos UART del microcontrolador como un puerto serie en la PC.

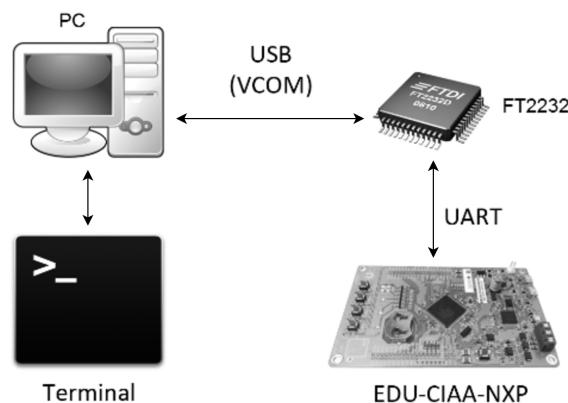


FIGURA 2.4: Conexión de la EDU-CIAA-NXP con la PC

³port: Realizar la programación necesaria para que un programa se ejecute en otra plataforma.

⁴Garbage Collector: Gestor automático de memoria dinámica.

⁵REPL: Read Eval Print Loop. Mecanismo que toma una expresión escrita por el usuario, la evalúa y ejecuta, devolviendo el resultado al usuario.

Esto permite ejecutar programas que no tengan interacción con el resto del hardware, por ejemplo, se puede escribir:

```
» print("Hola mundo")
```

Una vez ingresado el código, el interprete lo evalúa y ejecuta, y el texto "Hola mundo" se transmite por el stdout, el cual está ligado a la UART conectada al conversor serie-USB, por lo que el texto "Hola mundo" se muestra por la terminal de la PC.

De la misma forma se puede utilizar el sdtin con sentencias como:

```
» n = input("Ingresa un numero")
```

También se pueden realizar operaciones matemáticas como por ejemplo:

```
» a = 27
» b = 3
» c = a + b
» print(c)
```

Este último ejemplo imprime por la terminal el valor 30.

Este port se tomó como punto de partida para incorporar el soporte de los periféricos.

2.4. Software: Punto de partida

Para el desarrollo del IDE se tomó como base el proyecto EDILE [2] el cual se muestra en la figura 2.5. El mismo se encuentra escrito en lenguaje Python y proporciona un procesador de texto con coloreado de palabras clave según el lenguaje seleccionado, el cual se detecta automáticamente por la extensión del archivo que se abre.

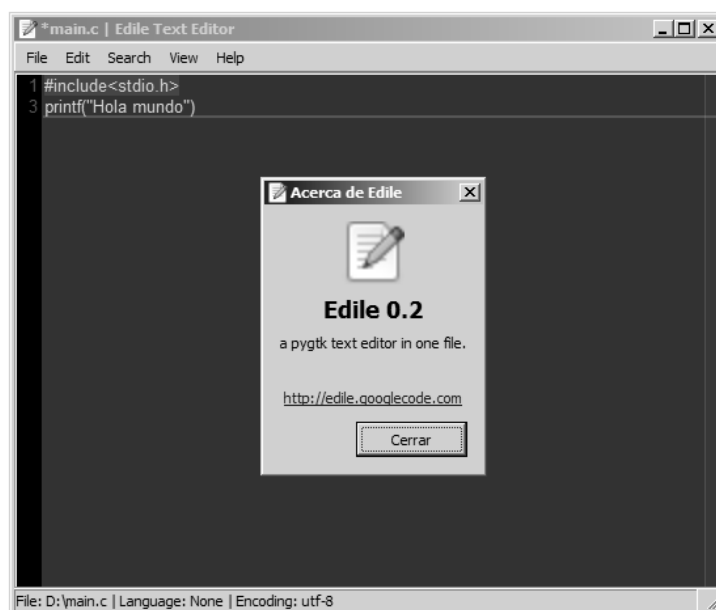


FIGURA 2.5: Procesador de texto EDILE v0.2

Debido a que se encuentra programado en Python es muy simple ejecutar el programa en diferentes sistemas operativos, de modo que utilizando este proyecto se cumple con el requerimiento de proveer un software multiplataforma.

Este procesador de texto posee un sistema de plug-ins mediante el cual se simplifica la incorporación de menús que ejecuten ventanas adicionales que cumplan con cierta funcionalidad, de modo que el diseño de software que se realizó en el presente trabajo fue la incorporación de dichas ventanas y funcionalidades al editor, junto con modificaciones para que solo trabaje con archivos de código Python (.py) y algunas correcciones en el sistema de plug-ins.

Junto con las modificaciones mencionadas, se escribieron test unitarios para las ventanas y clases de lógica desarrolladas, asegurando al igual que en el firmware, la calidad del software requerida para un trabajo de especialización.

2.5. Requerimientos

En base al estado actual de las herramientas elegidas para el desarrollo del presente trabajo, se enumeran a continuación los requerimientos:

Grupo de requerimientos referidos a las bibliotecas Python:

1. Manejo de los leds que dispone la placa.
2. Utilización de los pulsadores.
3. Manejo y configuración de los pines designados como GPIO.
4. Configuración y utilización de la UART.
5. Configuración y utilización de la interface RS485.
6. Lectura de las entradas ADC.
7. Salida DAC.
8. Utilización de la EEPROM interna.
9. Utilización de Timers.

Grupo de requerimientos referidos al entorno de desarrollo:

1. El software deberá ser multiplataforma (Windows/Linux/OSX).
2. No debe ser necesario recompilar el firmware de la placa para cambiar el código de python.
3. El programa de python se enviará por el COM virtual generado al conectar la placa a la PC.
4. El software deberá tener embebida una terminal serial, por donde se implementará la interfaz de salida y entrada estándar del programa de Python.
5. El software deberá tener porciones de código de ejemplo que puedan insertarse fácilmente junto con lo que el usuario programa (Snippets)
6. El software deberá tener links para acceder fácilmente a la documentación online y a los proyectos de ejemplo.

Grupo de requerimientos referidos a los proyectos de ejemplo:

1. Los proyectos de ejemplo serán divididos en tres categorías: Inicial, Intermedio y Avanzado.
2. Los proyectos de ejemplo consistirán en el código fuente, la explicación del mismo en forma detallada, y un esquemático de conexión con componentes externos en el caso que se requiera.
3. Los proyectos de ejemplo están basados en los proyectos típicos de electrónica que se realizan en escuelas secundarias.

Grupo de requerimientos generales:

1. El acceso a la información del proyecto será libre y gratuita.
2. Se publicará la documentación de las bibliotecas de Python disponibles para programar.

Capítulo 3

Diseño e Implementación

En este capítulo se detalla el desarrollo del firmware, software y documentación.

3.1. Diseño del Firmware

A continuación se detalla la arquitectura del firmware implementado en este trabajo por medio de la figura 3.1. En la misma se pueden apreciar los siguientes bloques:

- **EDU-CIAA-NXP**: representa el hardware donde se ejecuta el firmware.
- **Intérprete uPython (Lenguaje C)**: representa el código del proyecto MicroPython, mediante el cual es posible interpretar y ejecutar el código Python escrito por el usuario.
- **Código Python programado por el usuario (Lenguaje Python)**: código que el usuario escribe en el IDE y graba en la placa para su ejecución.

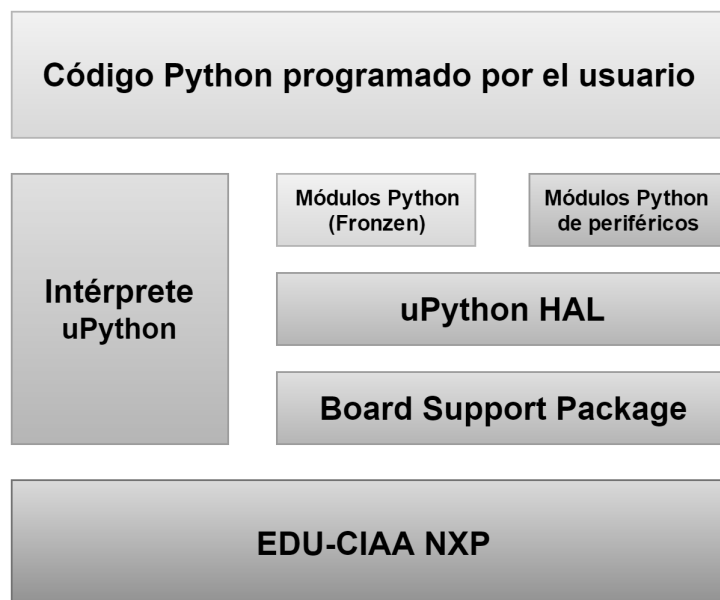


FIGURA 3.1: Diagrama en bloques de la arquitectura del firmware

Estos dos bloques mencionados (intérprete uPython y código Python programado por el usuario) representan el firmware del proyecto MicroPython creado por

Martin Ribelotta que se tomó como punto de partida para el desarrollo de este trabajo.

A continuación se detallan los bloques que se han desarrollado:

- **Board Support Package (Lenguaje C):** aquí se encuentra la biblioteca que permite el acceso, uso e inicialización de los periféricos del microcontrolador.
- **uPython HAL (Lenguaje C):** capa de abstracción del hardware. El proyecto MicroPython utiliza esta capa para abstraer funciones específicas del hardware, logrando que la programación de los periféricos sea portable.
- **Módulos Python de periféricos (Lenguaje C):** Esta capa de software es la encargada de implementar en lenguaje C las clases de Python necesarias para el manejo de periféricos. De esta manera se logra realizar el *binding*¹ entre el código Python que escribirá el usuario, y el código en C, permitiendo ejecutar desde Python funciones en C de la capa uPython HAL.
- **Módulos Python (Frozen) (Lenguaje Python):** también es posible escribir bibliotecas Python directamente en lenguaje Python, y que las mismas formen parte del firmware. Para ello en tiempo de compilación se genera un array de código C que contiene el texto del código Python escrito y el mismo puede ser ejecutado por el intérprete. Es igual que el código Python que escribe el usuario, pero fijo dentro del Firmware. Este trabajo incluyó una biblioteca escrita en Python que permite la ejecución de tests unitarios.

3.1.1. Creación de bibliotecas Python: Módulos y Clases

El lenguaje Python es un lenguaje multiparadigma, de modo que permite definir funciones sueltas (sin contexto) así como “Clases” pertenecientes al paradigma de programación orientada a objetos (POO). Todos los periféricos del microcontrolador se modelaron como clases.

En Python, las clases se agrupan dentro de módulos. Para poder utilizar una clase que se encuentra dentro de un módulo, se debe incluir dicho módulo en un programa, mediante la sentencia `import`, por ejemplo:

```
» import pyb
```

El módulo `pyb` tiene define en su interior las clases que representan los periféricos del microcontrolador. Una vez incluido el módulo, se pueden utilizar sus clases para crear objetos. Por ejemplo, para la creación de un objeto que representa el led 1 de la EDU-CIAA-NXP, se escribe:

```
» import pyb
» led = pyb.LED(1)
» led.on()
```

En este ejemplo se utiliza la clase `LED` para crear el objeto `led`, la misma recibe como argumento de su constructor, el número de led que el objeto manejará, en este caso, el led 1.

¹binding: Adaptación de una biblioteca para ser usada en un lenguaje de programación distinto de aquél en el que ha sido escrita.

Para poder manejar un periférico del microcontrolador (GPIOs, UART, etc.) es necesario que al ejecutar una o más funciones de código Python, se ejecute una o más funciones de código C (binding), en la cual se coloca el código necesario para la utilización del periférico en cuestión.

En la figura 3.2 se muestra un diagrama de secuencia donde se aprecia el *trace*² de las llamadas a función que se ejecutan cuando el usuario ejecuta desde código Python el método `on()` de un objeto LED.

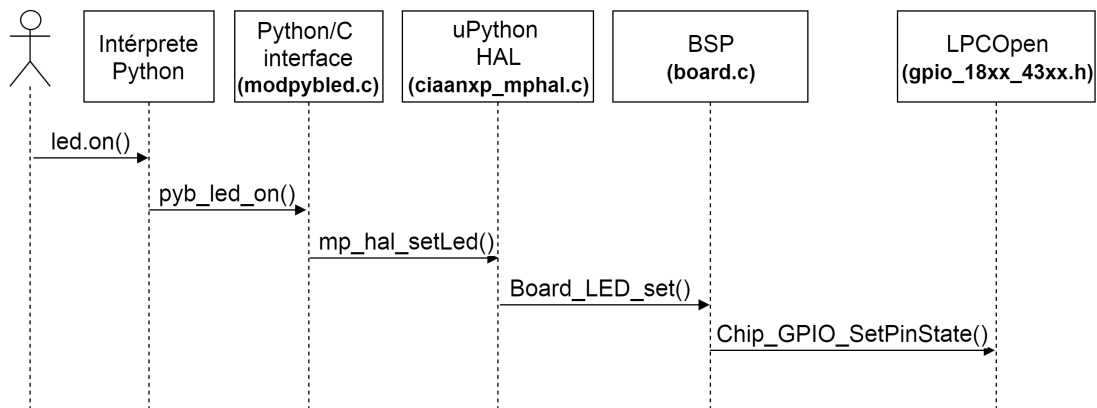


FIGURA 3.2: Anidamiento de llamadas a funciones desde Python a C

Al ejecutarse la llamada del método `on()` desde el objeto `led`, se produce la ejecución de la función `pyb_led_on()` la cual se encuentra definida en el archivo `modpybled.c`, en este archivo están declaradas todas las funciones que se mapean a métodos del objeto LED. Cada método que posee el objeto `led` tendrá asociada una función dentro del archivo `modpybled.c`.

Estos archivos `modpybXXX.c` representan la clase de un periférico (en este ejemplo `modpybled.c` representa la clase LED) y utilizan las funciones de la capa de abstracción de hardware (uPython HAL) definidas en `ciaanxp_mphal.c` para acceder y utilizar los periféricos. Dentro de la capa uPython HAL, se utilizan las funciones definidas en la capa Board Support Package (archivo `board.c`) en donde se utilizan las funciones de la biblioteca *LPCOpen*³ para el manejo de periféricos.

En la figura 3.3 se observan los archivos implicados para poder brindar desde el código Python una interfaz para el uso de cada periférico. En ella se observa que existe un archivo `modpybXXX.c` para definir cada clase Python. Dentro de cada archivo se definen las funciones de C que se ejecutarán al invocar los métodos desde Python. Estas funciones de C utilizan la capa uPython HAL para interactuar con los periféricos del microcontrolador. Para una explicación detallada sobre el desarrollo de una clase Python desde código C, referirse al apéndice A

²Tracing: Log que muestra información acerca de la ejecución de un programa junto con las llamadas a funciones.

³LPCOpen: Biblioteca desarrollada por NXP la cual provee macros y funciones para acceder a los registros del microcontrolador desde lenguaje C.

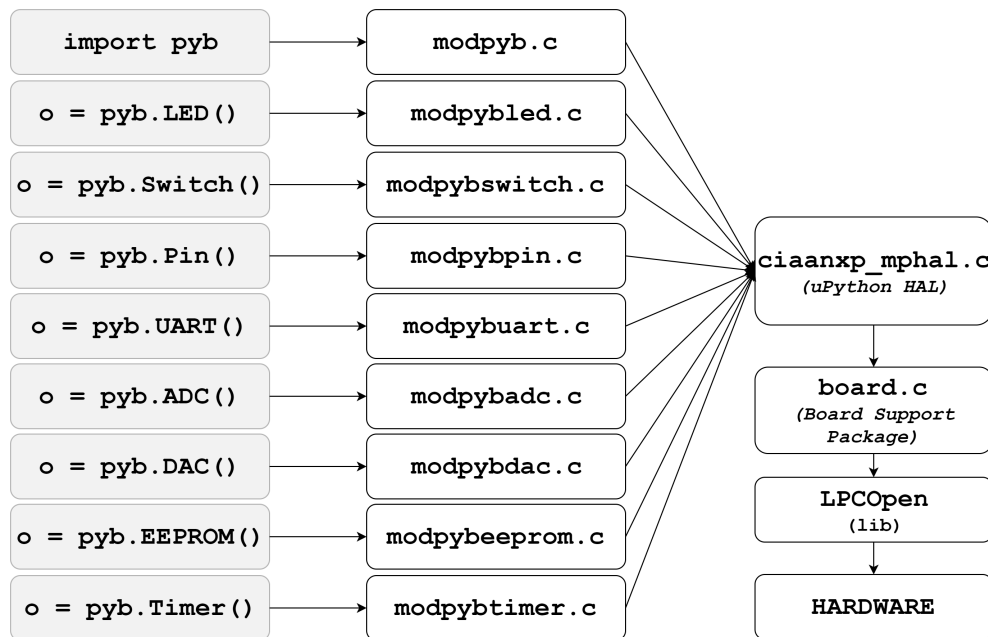


FIGURA 3.3: Relación entre las clases Python y los archivos del firmware

3.1.2. Diseño de bibliotecas para el manejo de periféricos desde C

En el archivo `board.c` y `board.h` se definió la capa Board Support Package (BSP), mediante la cual se accede a los periféricos del microcontrolador, en este archivo se definieron las funciones para inicializar y utilizar dichos periféricos, requiriendo la menor cantidad de datos de inicialización posibles y abstrayendo en gran medida la arquitectura del microprocesador.

Esta capa utiliza la biblioteca `LPCOpen`, la cual es de más bajo nivel pero permite un fácil acceso a los registros del microcontrolador, proveyendo funciones y macros para resolver este problema.

Las funciones definidas en `board.c` tienen el formato:

```
Board_NombrePeriferico_NombreFuncion()
```

Algunos ejemplos de las funciones que pueden encontrarse en este archivo son:

```
void Board_LED_Set(uint8_t LEDNumber, bool On);
bool Board_LED_Test(uint8_t LEDNumber);
void Board_LED_Toggle(uint8_t LEDNumber);
```

Todos los periféricos tienen su función `Init`:

```
Board_NombrePeriferico_Init()
```

la cual se encarga de inicializar dicho periférico. Existe también en el archivo, definida una función principal que se encarga de llamar a todas las funciones "Init" y es llamada "Board_Init()"

Como se indica en la figura 3.2, las funciones definidas en esta capa son ejecutadas por las funciones definidas en la capa uPython HAL, las cuales se definen en el archivo `ciaanxp_mphal.c` y `ciaanxp_mphal.h`.

La capa uPython HAL, es prácticamente transparente, ya que en la mayoría de los casos no agrega funcionalidades, y simplemente invoca a las funciones de la capa BSP. Sin embargo en algunos casos en donde las funciones definidas en BSP no cubren las características necesarias para ser utilizadas desde Python, se han agregado las características en esta capa.

También se han agregado porciones de código para validación de rangos o para agregar argumentos, como se muestra en el algoritmo 3.1 en donde se define la función para enviar por el puerto serie.

```

1 uint32_t mp_hal_rs232_write(uint8_t const * const buffer ,
2                               uint32_t size , uint32_t delay)
3 {
4     if (delay==0)
5         return Board_UART_Write(LPC_USART3,buffer , size) ;
6
7     uint32_t i=0;
8     while (size >0)
9     {
10         Board_UART_Write(LPC_USART3,&(buffer[i]) ,1) ;
11         mp_hal_milli_delay(delay) ;
12         size --;
13         i ++;
14     }
15     return i ;
16 }
```

ALGORITMO 3.1: Función de envío por la UART de la capa uPython HAL

En este caso se observa que la función de la capa uPython HAL tiene un argumento que indica un retardo (delay) entre cada byte que se envía (línea 2), funcionalidad que no existe en la capa BSP, ya que solo se dispone de la función “Board_UART_Write()” la cual recibe el buffer a transmitir. En esta función se evalúa el valor del argumento delay, y en el caso de que sea mayor a cero, se harán envíos de 1 byte y por cada envío se ejecutará la función “mp_hal_milli_delay()” la cual boquea el código por el tiempo especificado.

Las funciones de la capa uPython HAL tienen la forma:

```
mp_hal_nombrePeriferico_nombreFuncion()
```

Tanto la biblioteca BSP como la capa uPython HAL pueden utilizarse de forma aislada en un proyecto *baremetal*⁴ para el microcontrolador LPC4337, proveyendo un acceso simple a los periféricos del mismo.

3.1.3. Diseño de bibliotecas para el manejo de periféricos desde el código Python

Se modeló cada periférico mediante una clase, si bien era posible definir funciones pertenecientes al módulo pyb, sin definir clases, por ejemplo:

```
» pyb.setLed(1,0)
```

Se decidió respetar el modelo orientado a objetos por las siguientes razones:

⁴Baremetal: Método de programación de bajo nivel para un hardware específico utilizando herramientas básicas y sin un sistema operativo.

- El proyecto MicroPython original utiliza este modelo para acceder a los periféricos.
- Ayuda al entendimiento de programación orientada a objetos (POO), en donde la premisa más básica es representar objetos del mundo real, en este caso un objeto Switch representará un pulsador físico en la placa, generando un ejemplo muy claro del concepto.
- Para el uso básico y explicaciones de algoritmo, no es necesario tener los conocimientos de POO, simplemente puede tratarse al objeto como una variable más.

En la figura 3.4 se observa el diagrama de clases definido para el módulo pyb, en donde se encuentran las clases que representan los periféricos del microcontrolador junto con los métodos desarrollados.

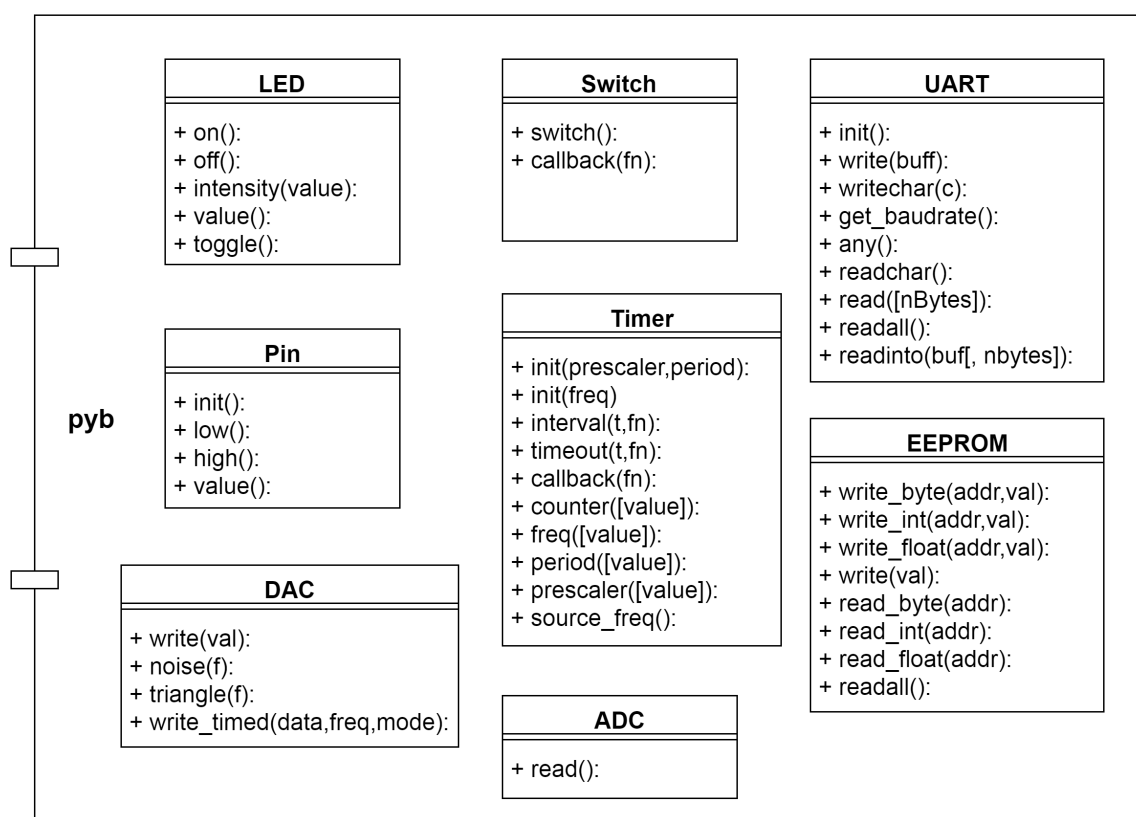


FIGURA 3.4: Diagrama de clases para manejo de periféricos

La mayoría de los métodos definidos poseen los mismos nombres que los definidos en el proyecto oficial de MicroPython para la placa pyBoard, sin embargo se han realizado algunos cambios que se han creído convenientes, y se han incorporado métodos que no existían en el proyecto MicroPython, como los métodos `interval()` y `timeout()` en la clase `Timer`, los cuales permiten ejecutar una función cada un tiempo determinado muy fácilmente. Esta idea fue tomada del lenguaje Javascript.

3.2. Diseño del Software

A continuación se detalla la arquitectura del entorno de desarrollo indicada en la figura 3.5. En la misma se describe la utilización de la ventana principal en donde se puede editar el archivo de código Python, y mediante un mecanismo de plug-ins se indica la incorporación de ventanas específicas que tienen que ver con el proceso de grabar el código en la EDU-CIAA-NXP.

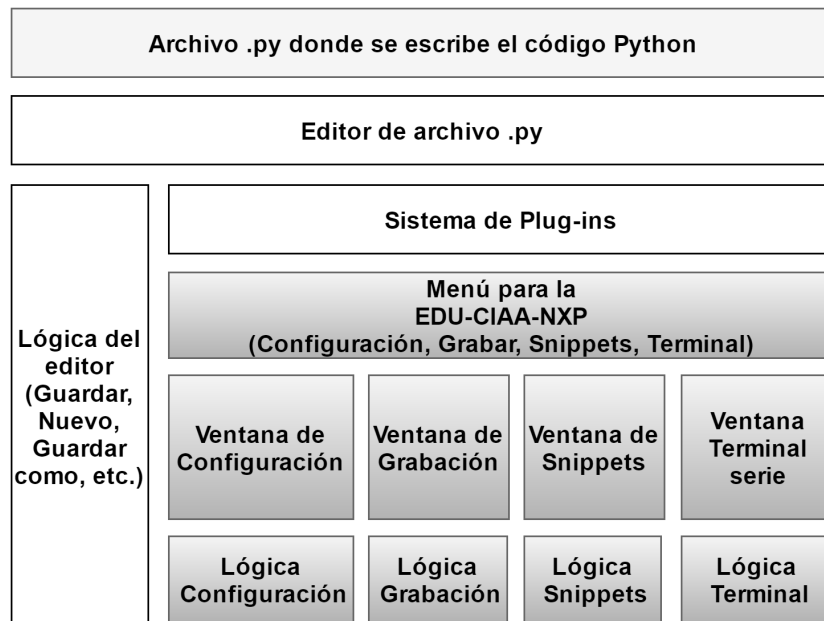


FIGURA 3.5: Diagrama en bloques de la arquitectura del software del IDE

También se observan los siguientes módulos de software que componen el IDE:

- **Archivo .py:** representa el archivo de texto que se abre, edita y guarda usando el IDE. En este archivo se escribirá el código Python que se grabará y ejecutará en la placa.
- **Editor de archivo .py:** representa la interfaz gráfica del programa en donde se escribe el código Python.
- **Lógica del editor:** representa las funciones que permiten que la ventana principal donde se escribe el código funcione como un editor de texto.
- **Sistema de plug-ins:** la lógica del editor incorpora un sistema de plug-ins mediante el cual se agregan opciones al menú y permiten ejecutar ventanas adicionales a la principal.
- **Menú para la EDU-CIAA-NXP:** aquí se encuentran las opciones que permiten interactuar con la placa y los ejemplos.

Dentro de las ventanas agregadas, se encuentran las que permiten la grabación del código en la placa, la ejecución de una terminal serial, mediante la cual es posible visualizar el standard output del código Python e ingresar datos por el standard input, una ventana con una lista de porciones de código de ejemplo (Snippets) y una ventana de configuración en donde se indica el puerto serie de

la PC a utilizar. A continuación se detallan los módulos de software correspondientes a las ventanas mencionadas previamente:

- **Ventana de configuración:** aquí se permite elegir el puerto serie de la PC en donde se conectó la placa.
- **Lógica configuración:** representa las funciones que manejan la ventana de configuración.
- **Ventana de grabación:** aquí se muestra el progreso del envío del archivo a la placa.
- **Lógica de grabación:** representa las funciones que se encargan de enviar el archivo a la placa y mostrar el progreso en la ventana de grabación.
- **Ventana de Snippets:** aquí se muestra una lista de porciones de código de ejemplo y mediante un botón se puede agregar dicha porción de código al archivo que se está escribiendo.
- **Lógica de Snippets:** representa las funciones que manejan la interacción del usuario con la ventana de Snippets.
- **Ventana terminal serie:** aquí se muestra el stdout del código de Python que se ejecuta en la placa y se capturan las teclas que presiona el usuario y se envían hacia el stdin del código Python que se ejecuta en la placa.
- **Lógica terminal serie:** representa las funciones encargadas de la comunicación serie y representación en la ventana.

El desarrollo de este IDE se basó en el IDE del proyecto EDILE [2], y se agregaron las ventanas específicas mencionadas previamente.

3.2.1. Diseño del IDE

Se modificó el código del proyecto EDILE y se incorporó una barra de botones junto con una nueva opción de menú, llamada "EDU-CIAA". La incorporación de este nuevo menú fue posible gracias al sistema de plug-ins con el que cuenta en editor base, en la figura 3.6 se aprecia el menú agregado así como también los botones que poseen las mismas funcionalidades que las opciones del menú.

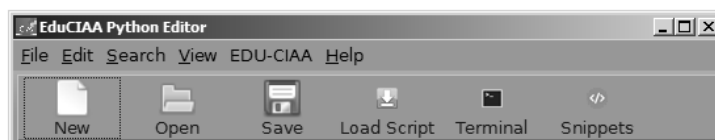


FIGURA 3.6: Botones adicionales del IDE.

En la figura 3.7 se ilustran las clases desarrolladas. La clase que funciona como un plug-in del editor, es la llamada `mnu_EDUCIAA`, en ella se ejecutan métodos según qué opción de menú eligió el usuario (o qué botón presionó). Esta clase hace las veces de *controller*⁵ y dispara las diferentes ventanas según la opción seleccionada.

⁵controller: Componente del patrón de diseño MVC el cual se encarga de recibir eventos y realizar acciones.

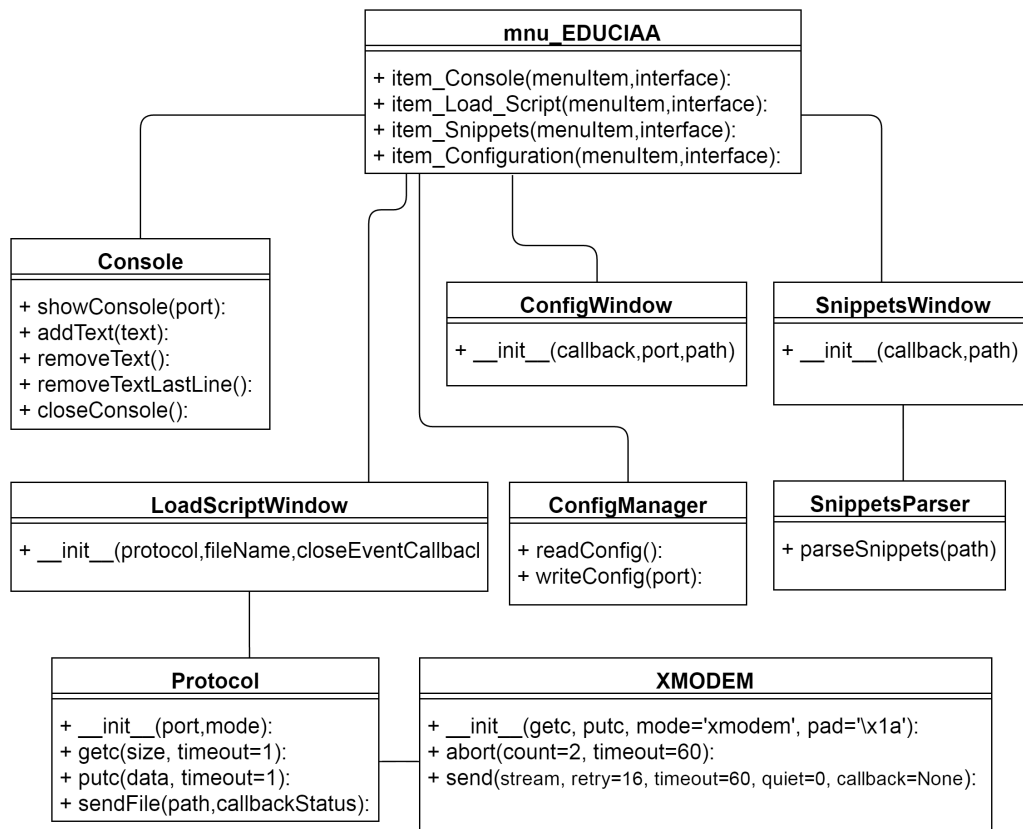


FIGURA 3.7: Diagrama de clases de las funcionalidades agregadas al IDE.

A continuación se detallan las clases creadas:

- **mnu_EDUCIAA**: recibe los eventos de click sobre los ítems del menú o los botones y lanza las diferentes ventanas (Terminal serie, Configuración, Snippets y Grabación).
- **Console**: ventana que se conecta por el puerto serial configurado y muestra en pantalla los caracteres recibidos, de la misma forma captura las teclas que el usuario presiona y las envía.
- **ConfigWindow**: ventana que permite al usuario configurar el puerto serie mediante el cual se comunica el IDE con la EDU-CIAA-NXP.
- **SnippetsWindow**: ventana que muestra una lista de porciones de código de ejemplo, y que por medio de un botón permite agregarlas al texto que el usuario está escribiendo.
- **LoadScriptWindow**: ventana que se encarga del envío del archivo a la placa utilizando el protocolo xmodem y de mostrar el progreso.
- **ConfigManager**: esta clase se encarga de escribir y leer en un archivo la configuración del IDE (es decir el puerto serie que seleccionó el usuario).
- **SnippetsParser**: todos los ejemplos que se muestran en la ventana de Snippets, se leen de un archivo XML. Esta clase se encarga de leer dicho archivo y devolver la información para que la ventana la pueda mostrar.

- **Protocol:** recibe como dato el puerto serie y la ruta al archivo a transmitir, y se encarga de utilizar la biblioteca XMODEM para enviar el archivo hacia la placa.
- **XMODEM:** biblioteca que implementa el protocolo *xmodem*⁶ y permite el envío del archivo a la placa.

El diseño de las ventanas y sus contenidos fueron creados con el programa Glade [6] utilizado para crear ventanas para la biblioteca gráfica pyGTK.

La lógica de cada ventana se encuentra implementada dentro de cada una de las clases, las cuales utilizan la biblioteca pyGTK para construir la interfaz gráfica por medio de un archivo XML (extensión .glade) donde se define el formato de la ventana y los componentes que posee dentro (Botones, etc.)

En el algoritmo 3.2 se muestra la creación del objeto builder el cual obtiene los datos de la ventana gráfica del archivo LoadScriptWindow.glade, archivo creado con el programa Glade. Luego en la línea 8 se observa cómo mediante el método `get_objet()` se obtiene una referencia de un objeto Button definido para dicha ventana y que tiene asignado el nombre "btnClose". De esta manera se obtienen las referencias de los objetos definidos en el archivo XML y que componen la ventana, permitiendo la interacción con los mismos desde el código.

```

1      try :
2          builder = gtk.Builder()
3          builder.add_from_file(basePath+"/LoadScriptWindow.glade")
4      except Exception,e:
5          print(e)
6          return
7
8      self.buttonClose = builder.get_object("btnClose")

```

ALGORITMO 3.2: Porción de código que muestra la creación de la ventana a partir del archivo glade

3.2.2. Envío del archivo a la placa

Para el envío del archivo a la placa, se utilizó el protocolo xmodem debido a su sencillez, este protocolo permite la transferencia de datos en paquetes de 128 bytes o 1kbytes, por cada paquete transferido el receptor envía un acuse de recibo (ACK) o un aviso de que hubo un error (NACK).

En la figura 3.8 se observa el diagrama de secuencia correspondiente a la transferencia de datos entre el firmware desarrollado y la lógica de la ventana LoadScriptWindow. En él se observa que al reiniciar la placa mediante su pulsador de reset, el firmware envía una trama NACK por el puerto serie, en el caso de que el IDE se encuentre en el modo de inicializar una grabación (porque el usuario abrió la ventana de grabación) se recibirá dicha trama y se repondrá con el primer paquete de datos de 128bytes, al cual el firmware que recibe dicha trama responderá con ACK si pudo grabarlo en la memoria de programa del microcontrolador o NACK en caso de error.

⁶xmodem: Protocolo simple de transferencia de datos por medio de paquetes de 128bytes creado en 1977.

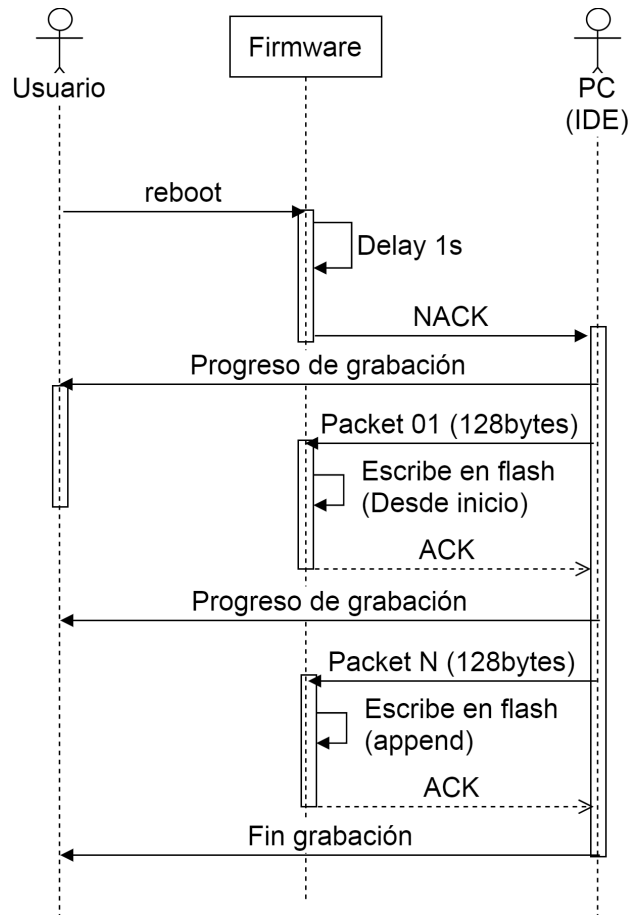


FIGURA 3.8: Diagrama de secuencia que describe la comunicación entre el IDE y el firmware.

Este proceso continúa hasta que el IDE envía todas las tramas que corresponden al contenido del archivo a transferir. El firmware irá agregando los datos recibidos al final de la memoria donde se grabaron los datos de la trama anterior.

3.3. Documentación

Como se indicó en el capítulo 1, el desarrollo del firmware y del software no es suficiente para que un proyecto educativo tenga el impacto deseado, sino que debe estar acompañado por la documentación y los ejemplos adecuados. Esta es la razón por la que el IDE posee una ventana de Snippets con porciones de código de ejemplo, sin embargo esto no es suficiente, ya que no existe explicación alguna de dichas porciones de código, en consecuencia se agregaron proyectos de ejemplo y documentación de las clases y métodos desarrollados para el manejo de los periféricos.

3.3.1. Proyectos de ejemplo

Para la publicación de ejemplos completos, se creó un repositorio público en GitHub [4] en donde pueden descargarse diferentes tipos de proyectos con una explicación detallada del código que se implementó. Los ejemplos se dividen en tres categorías:

- **Inicial:** cubren conceptos básicos de programación y del lenguaje Python.
- **Intermedio:** proyectos que requieren conocimientos intermedios de programación y básicos de electrónica.
- **Avanzado:** proyectos que requieren conocimientos avanzados de programación y electrónica.

Cada proyecto es acompañado por un archivo README.md en donde se aclaran las funciones y sentencias utilizadas, y se explica el funcionamiento del código paso por paso.

Se desea que la comunidad que utilice esta plataforma para desarrollar trabajos, en escuelas secundarias o universidades, aporte dichos trabajos implementados al repositorio, para que otros estudiantes puedan tomarlos como base para nuevos proyectos o simplemente para aprender de lo desarrollado.

3.3.2. Documentación de las bibliotecas implementadas

Para acompañar a los proyectos de ejemplo y dar una base sólida del uso y soporte de los periféricos, se escribió una documentación detallada de cada clase, contando con una descripción de cada uno de los métodos que la componen y con ejemplos de sus usos.

Esta documentación se publicó en el sitio web del proyecto CIAA, en la sección Python [3], la cual también es de acceso público, cumpliendo así con uno de los requerimientos mencionados en el capítulo 2. El link a esta página se encuentra accesible desde la ventana de Snippets del IDE.

Capítulo 4

Ensayos y Resultados

En este capítulo se explica el desarrollo e implementación de tests unitarios y funcionales para el firmware y el software.

4.1. Tests unitarios para bibliotecas para el manejo de periféricos desde C

Para asegurar el correcto funcionamiento de las bibliotecas para el manejo de periféricos, se implementaron tests unitarios para la capa uPython HAL utilizando la técnica *TAD*¹. Mediante estos tests se probó el uso de las funciones de dicha capa cubriendo la complejidad ciclomática de cada una de ellas.

Teniendo como principal objetivo un consumo reducido de memoria de datos y de programa para la implementación de los tests (debido a que se ejecutan en la propia placa sin utilizar *mocks*²), no se utilizó ninguna biblioteca existente, sino que se desarrolló una pequeña biblioteca mayormente compuesta por *macros*³, que permitió ejecutar los tests unitarios de una manera simple y controlada.

En el algoritmo 4.1 se muestra la función “*utest_startTest*” la cual se encarga de ejecutar un test unitario. La misma recibe los argumentos que se detallan a continuación:

- **fncTest**: una función donde se escribirá el test unitario.
- **fncBefore**: una función que en el caso de existir, se ejecutará antes de *fncTest* (puede utilizarse para inicializaciones antes de la ejecución del test).
- **testName**: un texto con el nombre del test, el cual se imprime antes de ejecutar las funciones (línea 8).

El control de errores se observa en la línea 7 en donde se pone a cero la variable global “*utest_flagTestError*”, luego de la ejecución de las funciones pasadas como argumento, en la línea 13 se evalúa el estado de dicha variable, la cual se pudo

¹TAD: Test-After Development. Técnica en la cual los tests se escriben luego de escribir el código.

²Mock: Porción de código simple que simula otra porción de código más compleja.

³Macro: Fragmento de código con un nombre asociado. El precompilador reemplaza el nombre por el código.

cargar con el valor 1 en la función del test si hubo un error. En dicho caso se imprime un mensaje de error (línea 15) indicando mediante otras variables globales el nombre del archivo y el número de línea donde se produjo el error en el test.

```

1 void utest_startTest(void(* fncTest)(void),
2                     void(* fncBefore)(void),
3                     char* testName)
4 {
5     if (fncTest!=0)
6     {
7         utest_flagTestError=0;
8         utest_print1("TESTING: %s\r\n",testName);
9         if (fncBefore!=0)
10            fncBefore();
11        utest_totalTestsCounter++;
12        fncTest();
13        if (utest_flagTestError==1)
14        {
15            utest_print2("TEST FAILED. FILE: %s LINE: %d\r\n",
16                        utest_fileTestError, utest_lineTestError);
17        }
18        else
19        {
20            utest_okTestsCounter++;
21        }
22    }
23 }

```

ALGORITMO 4.1: Función que ejecuta un test unitario incluida en el archivo utest.c del firmware.

Las variables globales mencionadas previamente se cargan en la ejecución de la función de test, para ello en el archivo utest.h del firmware, se definieron una serie de macros que permiten ejecutar las comparaciones de valores (*asserts*⁴) del test unitario.

En el algoritmo 4.2 se observa una de las macros definidas la cual es utilizada para comparar dos números enteros. En la línea 4 se realiza la comparación de los valores y en el caso de que no sean iguales se imprime un mensaje de error (línea 6) y se cargan las variables globales que son analizadas en la función “*utest_startTest*”.

```

1
2 #define utest_assertEqualsInt(A,B)
3 {
4     if (A!=B)
5     {
6         utest_print2("assert equals failed '%d' != '%d'\r\n",A,B);
7         utest_flagTestError=1;
8         utest_lineTestError = __LINE__;
9         utest_fileTestError = __FILE__;
10        return;
11    }
12 }

```

ALGORITMO 4.2: Ejemplo de una macro assert incluida en el archivo utest.h del firmware.

En el algoritmo 4.3 puede apreciarse el uso de la macro “*utest_assertEqualsInt*” la cual recibe el valor esperado (-1) y el valor devuelto por la función de la capa

⁴assert: En testing, es una función o macro que compara valores que deberían cumplirse, en caso contrario genera un error en el test.

uPython HAL que escribe en la EEPROM. Esta función es uno de los tests unitarios escritos para el manejo de la EEPROM del microcontrolador. La macro realiza la comparación, y en caso de error, imprime el mensaje y carga las variables globales necesarias para que se puedan imprimir los datos del error. La sentencia “return” hace que se termine la ejecución de la función del test.

```

1 void testEEPROM2(void)
2 {
3     int32_t r = mp_hal_writeByteEEPROM(0x8000,0x55); // invalid address
4     utest_assertEqualsInt(-1,(int)r);
5 }

```

ALGORITMO 4.3: Ejemplo de un test unitario para la EEPROM usando una dirección inválida.

Para ejecutar la función “testEEPROM2” así como el resto de las funciones de test para todos los periféricos, se definió el archivo mainTest.c, en el cual se ejecutan las llamadas a la función “utest_startTest” mencionada en el algoritmo 4.1 y en donde se colocaron líneas de código como la que se observa en el algoritmo 4.4 en una función llamada “startTesting”.

```

1 utest_startTest(testEEPROM1,0,"EEPROM: write/read byte Test");
2 utest_startTest(testEEPROM2,0,"EEPROM: write invalid address Test");
3 utest_startTest(testEEPROM3,0,"EEPROM: read invalid address Test");

```

ALGORITMO 4.4: Ejemplo de ejecución de funciones de test en archivo mainTest.c.

Esta función “startTesting” se ejecuta en el main principal del firmware en el caso de que se compile indicando que se quieren ejecutar los tests (ver sección 4.3).

La estructura de archivos referidos a los tests se muestra en la figura 4.1. Los archivos llamados testsXXX.c poseen las funciones de cada test unitario referido a cada periférico, las cuales utilizan las macros definidas en utest.h para realizar las comparaciones (asserts). Todos estos archivos se encuentran dentro de una carpeta llamada testing, y los mismos no se incluyen en el firmware excepto que se compile el mismo para ejecutar los tests.

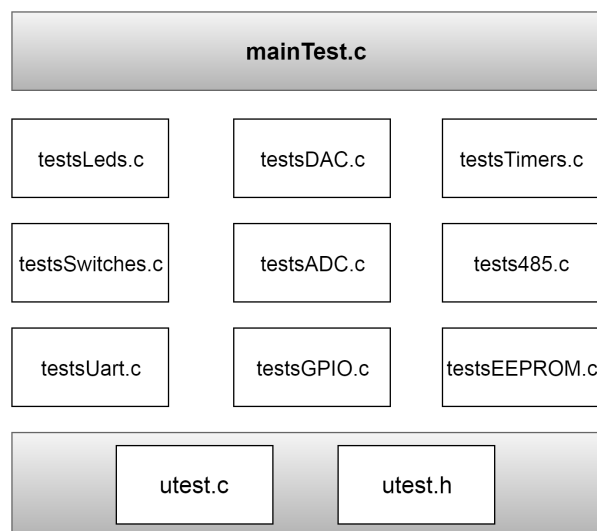


FIGURA 4.1: Estructura de archivos para la ejecución de tests unitarios de la capa uPython HAL.

4.2. Test unitarios para bibliotecas para el manejo de periféricos desde Python

Para asegurar el correcto funcionamiento de las bibliotecas para el manejo de periféricos desde Python, se implementaron tests unitarios para todas las clases Python desarrolladas. Mediante estos tests se pretendió probar el uso de los métodos de dicha capa cubriendo la complejidad ciclomática de cada una de ellos.

Una vez más teniendo como principal objetivo un consumo reducido de memoria de datos y de programa para la implementación de los tests, no se utilizó ninguna biblioteca de tests unitarios para Python, sino que se escribió una que posea lo mínimo indispensable para la ejecución de los tests, en un módulo llamado unittest.

Este módulo forma parte de las bibliotecas Python que pueden escribirse directamente en Python y no en C (bloque Frozen, ver sección 3.1), e incorporarse al firmware y al conjunto de módulos que el usuario puede utilizar para programar Python. El código Python escrito se transforma en un array de C y se incluye como parte del firmware en el momento de la compilación. Esto permite su posterior uso por el intérprete de Python.

En esta biblioteca se definió la clase TestCase, una parte de ella puede observarse en el algoritmo 4.5 en donde se muestra la definición de la clase y de los métodos:

- **setUp**: método que se ejecutará antes del método de test.
- **tearDown**: método que se ejecutará después del método de test.
- **assertEqual**: método assert encargado de comparar dos valores por igual. En el caso de no ser iguales, se lanza una excepción que será capturada por el método que ejecuta los tests.

```

1 class TestCase (object):
2     testCounter=0
3     testOKCounter=0
4
5     def setUp(self):
6         pass
7
8     def tearDown(self):
9         pass
10
11    def assertEquals(self, v1, v2, m):
12        if v1 != v2:
13            raise TestException(m)
```

ALGORITMO 4.5: Clase TestCase utilizada para crear tests unitarios para Python.

La clase posee muchos más métodos assertXXX para poder comparar todo tipo de datos.

Para escribir un test, se debe crear una clase que herede de TestCase, en donde se deben definir los métodos test_X siendo X un número comenzando de 1.

En el algoritmo 4.6 se muestra un ejemplo de una clase "TestEEPROM" la cual hereda de "TestCase" y posee definido los métodos de los tests, en el ejemplo se

muestra solo el método “test_1”, el cual hace uso del método “assertEqual”, esto es posible debido a que la clase hereda de “TestCase”.

```

1 from unittest import TestCase
2 import pyb
3
4 class TestEEPROM (TestCase):
5
6     def test_1(self):
7         eeprom = pyb.EEPROM()
8         eeprom.write_byte(0x0000,0x55)
9         val = eeprom.read_byte(0x0000)
10        self.assertEqual(0x55, val, "EEPROM addr 0x0000")

```

ALGORITMO 4.6: Clase que hereda de TestCase donde se definen los métodos de test para la EEPROM.

En la figura 4.2 el diagrama de clases del módulo unittest muestra la clase “TestCase” con todos sus métodos “assertXXX” y cómo las clases donde se definen los test (“TestXXX”) deben heredar de “TestCase” e implementar los métodos “test_X” como lo hace “TestEEPROM”.

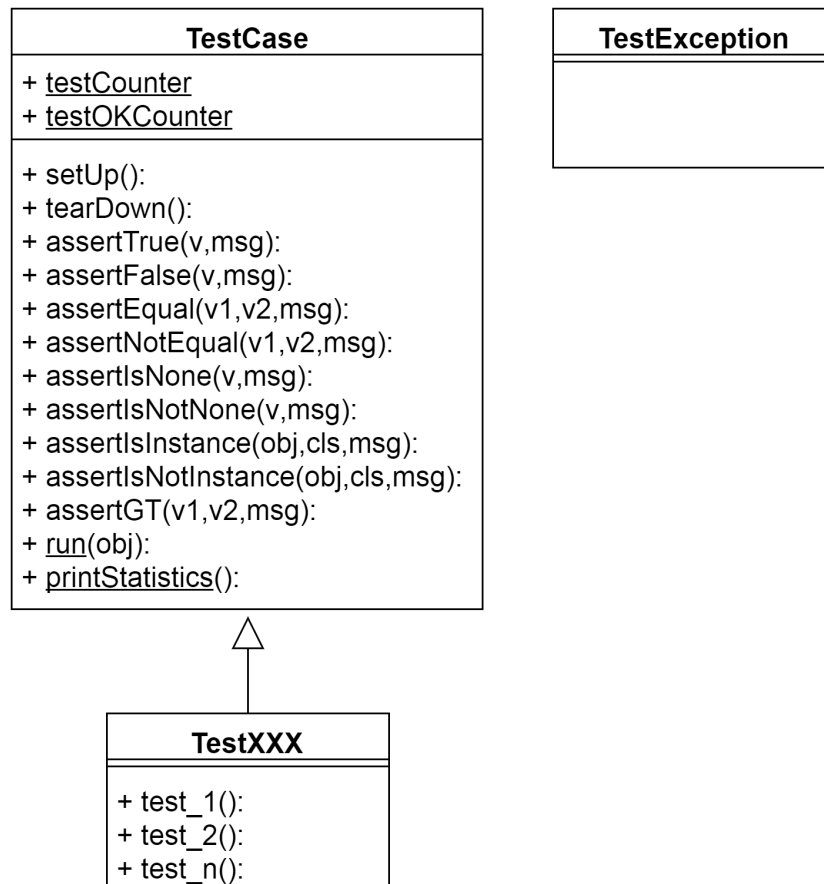


FIGURA 4.2: Diagrama de clases del módulo unittest.

Para ejecutar los tests, se utiliza el método estático “run()”, el cual debe recibir un objeto creado a partir de una clase que herede de “TestCase” y que posea los métodos “test_X”.

El método estático “run()”, encargado de ejecutar los tests unitarios, puede apreciarse en el algoritmo 4.7, en donde se observa que el mismo recibe un objeto

y mediante el método “hasattr” (línea 6) se consulta si el mismo posee el método llamado “nName” (variable que contiene un string con el formato “test_X”). En el caso de que el objeto posea el método, se obtiene dicho método mediante “getattr” (línea 7) y dentro de un bloque *try-except*⁵ se procede a la ejecución del mismo (línea 12) ejecutando previamente el método “setUp” y posteriormente el método “tearDown”.

```

1 @staticmethod
2 def run(o):
3     i=1
4     while True:
5         mName = "test_"+str(i)
6         if hasattr(o,mName):
7             m = getattr(o,mName)
8             print("Testing "+mName+" ... ")
9             TestCase.testCounter+=1
10            try:
11                o.setUp()
12                m()
13                o.tearDown()
14                TestCase.testOKCounter+=1
15            except Exception as e:
16                print("ASSERT ERROR:"+str(e))
17        else:
18            break
19        i+=1

```

ALGORITMO 4.7: Método que ejecuta los métodos de test en la biblioteca unittest.py implementada.

Si dentro de la ejecución del método “m()” un assert falla, se lanzará una excepción, y el bloque “try-except” la capturará y se imprimirá el mensaje de error.

Las clases Python que heredan de “TestCase” para cada periférico se listan a continuación:

- TestLeds
- TestSwitches
- TestUart
- TestEEPROM
- TestDAC
- TestADC
- TestGPIO
- TestRS485
- TestTimers

En el algoritmo 4.8 se observa la definición de la clase “MainTest” la cual posee un método “run” y dentro del mismo se colocaron todas las llamadas al método estático “run” de la clase “TestCase”, pasando como argumento un objeto de cada una de las clases que hereda de “TestCase”.

⁵try-except: Bloque de código Python que permite capturar una excepción.


```

1 class MainTest (object):
2     def run(self):
3         print("Running python tests")
4
5         print("LEDs Tests")
6         TestCase.run(TestLeds())
7         print("-----")
8
9         print("Switches Tests")
10        TestCase.run(TestSwitches())
11        print("-----")
12        # ...

```

ALGORITMO 4.8: Clase MainTest desde donde se ejecutan todos los tests Python.

4.3. Ejecución de los tests sobre la placa

Para llevar a cabo la ejecución de los tests unitarios sobre la placa, se modificó el archivo Makefile agregando la regla «test». Como se indica en el algoritmo 4.9 la regla test incluye en la compilación la definición de la macro TESTING (línea 1) y la definición de una variable de entorno MP_INCLUDE_TESTS (línea 2).

```

1 test: CFLAGS += -DTESTING
2 test: export MP_INCLUDE_TESTS = true
3 test: all

```

ALGORITMO 4.9: Regla test en Makefile.

La definición TESTING se utiliza en el archivo main.c como se observa en el algoritmo 4.10 para incluir todos los archivos mencionados en las secciones anteriores, e incluir las llamadas a la función “startTesting” (línea 10), para ejecutar los tests unitarios para la capa uPython HAL, y la función “do_str” (línea 12) para ejecutar una porción de código Python que crea un objeto MainTest y ejecuta el método “run” de dicha clase, iniciando así la ejecución de todos los test unitarios escritos en Python.

```

1 #ifdef TESTING
2     #include "testing/mainTest.c"
3     #include "testing/pythonTest.c" // do_str function
4 #endif
5 // ...
6 int main(int argc, char **argv) {
7     // ...
8     #ifdef TESTING
9         // Run C tests
10        startTesting();
11        // Run Python tests
12        do_str("import testing_MainTest\r\n
13              m=testing_MainTest.MainTest()\r\n
14              m.run()\r\n\0",MP_PARSE_FILE_INPUT);
15        return 0;
16    #endif
17    // ...
18 }

```

ALGORITMO 4.10: Inclusión de los archivos de test en el main.

Para compilar el firmware habilitando la ejecución de los tests, simplemente se ejecuta:

```
» make test
```

La variable de entorno “MP_INCLUDE_TESTS” sirve para que el script que genera código C a partir del código Python escrito como Frozen, incluya las clases de test escritas en Python, de lo contrario estas clases no se incluyen en el firmware, para minimizar el tamaño de la memoria requerida. Esto es posible ya que los archivos de test se encuentran dentro de una carpeta “testing” dentro de la carpeta “frozen”, la cual es omitida según el estado de la variable.

4.3.1. Requerimientos para la ejecución de los tests.

Los tests desarrollados no fueron pensados para probar el hardware sino el firmware, esto quiere decir que es un requerimiento necesario que los periféricos del microcontrolador funcionen correctamente en su interfaz física (pines, señales eléctricas, etc.) Los tests unitarios que tienen relación con el hardware pueden dividirse en tres tipos [7] detallados a continuación:

- **Tests de hardware automáticos:** los tests se ejecutan de forma automática desde su inicio hasta su fin y arrojan los resultados obtenidos.
- **Tests de hardware automáticos parciales:** requieren intervención manual durante el proceso.
- **Tests de hardware automáticos con instrumentación externa:** requieren un instrumento externo que se conecte al hardware a testear.

Los test desarrollados en este trabajo pueden catalogarse como parciales y con instrumentación externa, ya que se requiere intervención de una persona en ciertas etapas (por ejemplo para presionar un pulsador) y también se requiere la conexión de un dispositivo para recibir y reenviar las tramas RS-485 generadas en los tests.

En la tabla 4.1 se detallan las conexiones de hardware requeridas para la ejecución de los tests, las comunicaciones seriales (las dos UARTs) requieren que se reciba lo mismo que se transmite, por lo que en el caso de la UART a nivel 3.3V se soluciona conectando ambos pines entre sí, pero en el caso de la interfaz RS-485 se requiere conectar el bus a un dispositivo externo (una PC con entrada RS-485 por ejemplo) que reciba y envíe lo recibido. Para probar las GPIOs tanto en su configuración como entradas así como su configuración como salidas, el problema se resuelve conectando dos GPIOs entre sí. Se recuerda que el propósito del test no es probar el funcionamiento del hardware, por lo que con solo utilizar dos pines se pueden completar los tests requeridos. Por último se conectan las entradas analógicas a un valor de 0V.

Se realizaron 58 tests para la capa uPython HAL y 69 tests para la capa de Python que utiliza el usuario.

TABLA 4.1: Conexiones de hardware requeridas para ejecutar los tests.

PIN	Conectar a
232_RX	232_TX (con una R de 100ohm en serie)
GPIO8	GPIO7 (con una R de 100ohm en serie)
CH1	GNDA
CH2	GNDA
CH3	GNDA
RS485	Terminal con eco.9600-8N1

4.4. Tests Unitarios para ventanas que componen el IDE

Para la creación de tests unitarios que comprueben el funcionamiento de las ventanas del IDE y el proceso de grabación del código Python en la placa, se utilizó la biblioteca standard de Python llamada unittest la cual posee la clase TestCase. Como el IDE se ejecuta en una PC, no se utilizó la versión de unittest desarrollada para uPython (ver sección 4.2) sino que se optó por el uso de la original.

En la figura 4.3 puede observarse el diagrama de clases que involucra a la clase TestCase como clase padre de todas las clases de test que se implementaron. A diferencia de la biblioteca unittest para uPython, aquí los nombres de los métodos deben comenzar con "test_".

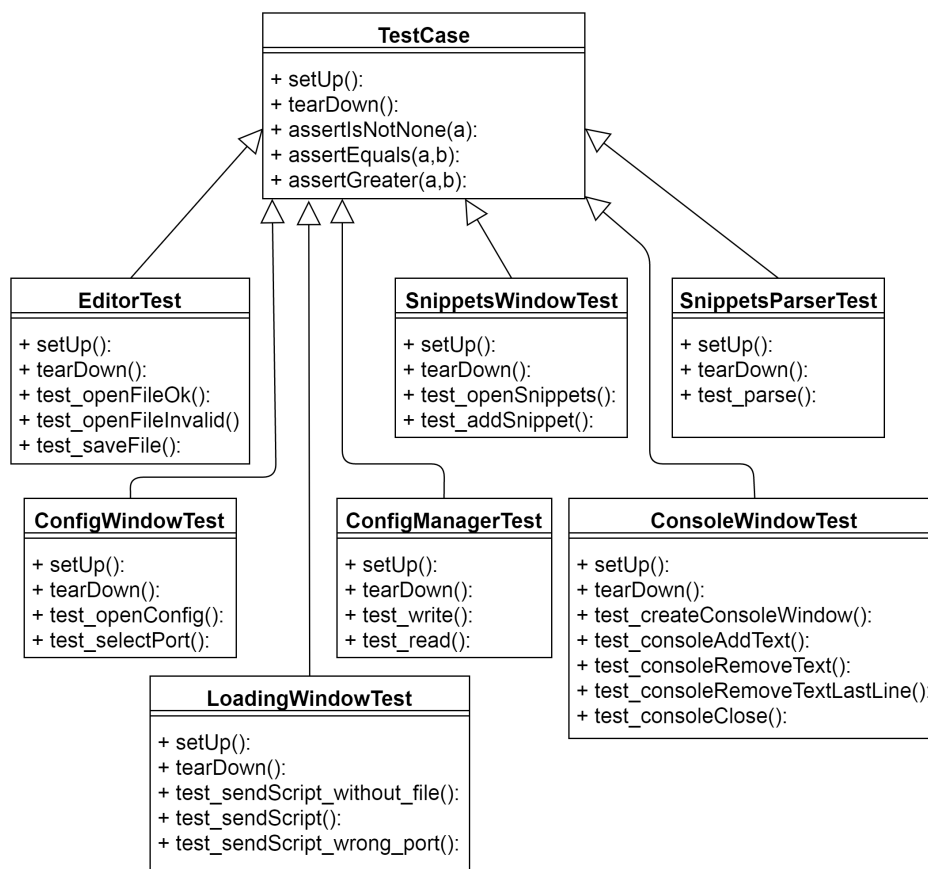


FIGURA 4.3: Diagrama de clases de tests unitarios para el IDE

A continuación se detallan los test implementados:

1. **EditorTest**: se chequean las funcionalidades básicas de la ventana del IDE (abrir y guardar un archivo, etc.).
2. **SnippetsWindowTest** y **SnippetsParserTest**: comprueban la correcta lectura del archivo XML con las porciones de código de ejemplo y su inserción en el código.
3. **ConfigWindowTest** y **ConfigManagerTest**: comprueban el correcto manejo de los datos de configuración (el nombre del puerto serial seleccionado).
4. **ConsoleWindowTest**: aquí se definen los tests para las operaciones de texto que realiza la consola, como agregar y quitar un texto de la misma.
5. **LoadingWindowTest**: comprueba el envío del archivo con el código Python.

Si bien la mayoría de los test se realizaron para comprobar el correcto funcionamiento de las ventanas, también existen algunos que comprueban el funcionamiento de clases de bajo nivel, como por ejemplo, la encargada leer el archivo XML con los snippets, o la encargada de leer y guardar la configuración. Al ejecutar los tests se crean múltiples instancias de las ventanas del IDE y el resultado de los tests se emite por la consola.

4.5. Tests funcionales

Para comprobar la integración de todas las funcionalidades testeadas en forma aislada mediante tests unitarios anteriormente descriptos, se agregaron una serie de tests funcionales. Los tests funcionales desarrollados pueden agruparse en dos categorías: aquellos que permiten comprobar el correcto funcionamiento de las clases Python que utilizará el usuario para desarrollar sus aplicaciones sobre la plataforma EDU-CIAA-NXP, y los destinados a chequear el correcto funcionamiento entre las distintas ventanas del IDE.

Para escribir estos tests, primero se listaron los requerimientos asignándoles un nombre con la forma R-XX, por ejemplo R-01 o R-02, luego se escribieron los tests funcionales, cada uno cubrió al menos un requerimiento, y se nombraron con la forma TF-XX por ejemplo TF-01 o TF-02. Cada test consiste en una lista de pre-requisitos y una serie de pasos que el usuario debe seguir y que le indican qué hacer, y cual es el resultado esperado para cada paso. Al final del test se aclara qué requisitos cubre el test realizado.

Por último se elaboró la matriz de trazabilidad, la cual consiste en una tabla con los nombres de los requerimientos en las columnas y los nombres de los tests en las filas y en donde se indica qué test cubre qué requerimiento mediante una X.

4.5.1. Tests funcionales para el IDE

Para el desarrollo de los tests funcionales del IDE se listaron un total de ocho requerimientos, los cuales dieron origen a siete tests funcionales. Como ejemplo se expone a continuación el test TF-01:

Test funcional TF-01: Ventana de Configuración del puerto serie.

Pre-condiciones:

- Existe una placa EDU-CIAA-NXP conectada a la PC.
- El IDE se encuentra instalado en la computadora.

Pasos:

1. Abrir el IDE. Resultado: deberá aparecer un splash y luego la ventana del editor.
2. Seleccionar el menú "EDU-CIAA" ->Configuration. Resultado: se lanzará una nueva ventana con la configuración del puerto serie.
3. Seleccionar del combo el puerto serie correspondiente a la placa. Resultado: al desplegar el combo deberá aparecer al menos una opción.
4. Presionar OK. Resultado: la ventana deberá cerrarse.

Requerimiento testado:R-07

4.5.2. Tests funcionales para clases Python de manejo de periféricos

En el caso particular de los tests funcionales para las clases Python de manejo de periféricos, se listaron ocho requerimientos, que dieron origen a 8 tests funcionales, un ejemplo de los mismos es el test TF-08:

Test Funcional T-08. Módulo de Python pyb.EEPROM.

Pasos:

1. Abrir el IDE.
2. Conectar la EDU-CIAA-NXP y configurar el Puerto Serie en el IDE.
3. Escribir un programa que cree un objeto EEPROM.
4. Escribir en la dirección 0x0000 el valor 0x27.
5. Ejecutar el programa para que se escriba el valor en la EEPROM.
6. Comentar la línea de la escritura.
7. Leer el valor en la dirección 0x0000 e imprimirlo en hexadecimal.
8. Volver a ejecutar el programa, debería aparecer el valor 0x27.

Código a escribir:

```
import pyb
eeprom = pyb.EEPROM()
#eeprom.write_byte(0x0000, 0x27)
val = eeprom.read_byte(0x0000)
print(hex(val))
```

Requerimiento testado:R-08

Mediante el desarrollo de estos tests, se logró comprobar el correcto funcionamiento de la herramienta presentada en este trabajo en su totalidad, incluyendo todas las partes de la misma.

Si bien la implementación de test unitarios y funcionales no garantiza que el proyecto se encuentre completamente libre de errores, sí demuestra que el desarrollo del presente trabajo final se ha llevado a cabo de manera ordenada, metódica, repetible y profesional.

Capítulo 5

Conclusiones

5.1. Conclusiones generales

En el presente trabajo se ha logrado implementar un conjunto de herramientas que permiten a estudiantes de educación secundaria y universitaria aprender programación sobre sistemas embebidos, así como la enseñanza de programación orientada a objetos, cumpliendo con la totalidad de los requerimientos planteados. Esto fue posible gracias a la decisión de utilizar el lenguaje de programación Python y la plataforma de hardware EDU-CIAA-NXP, proveyendo al alumno de un entorno de trabajo simple y bien documentado eliminando las barreras mencionadas en el capítulo 1 que dificultan el aprendizaje en el ámbito de la informática y los sistemas embebidos.

A lo largo del desarrollo de este trabajo el autor ha aplicado los conocimientos adquiridos en diversas materias de la carrera, mayormente de las que poseen contenidos relacionados con programación de microcontroladores, sin embargo también se ha tomado una base importante de la materia de ingeniería de software, la cual influyó fuertemente en las tareas de verificación y validación que se realizaron para asegurar el correcto funcionamiento de las partes implementadas.

Como casos de éxito de este trabajo, pueden mencionarse el dictado de una clase en el curso *Paquete Tecnológico del Proyecto CIAA*¹ en el marco de los Cursos Abiertos de Programación de Sistemas Embebidos, así como en una clase acerca de programación orientada a objetos sobre sistemas embebidos de la CESE². En ambos casos, los alumnos utilizaron una versión preliminar de este trabajo y manejando los leds y pulsadores de la placa pudieron realizar un gran número de prácticas.

En base a lo descripto anteriormente, se puede asegurar que los objetivos del trabajo se han cumplido ampliamente y el desarrollo del mismo ha favorecido en gran medida a la formación profesional del autor.

5.2. Próximos pasos

Como se menciona en la sección 2.2 este trabajo partió de la utilización de una capa de soporte de hardware desarrollada en 2015 la cual se reescribió y mejoró

¹URL: http://www.proyecto-ciaa.com.ar/devwiki/doku.php?id=educacion:cursos:cursos_programacion_ciaa

²CESE: Carrera de Especialización en Sistemas Embebidos.

utilizando técnicas de ingeniería de software (las cuales no implementaba) para los periféricos mencionados en los requerimientos de este trabajo (sección 2.5). Existe otro grupo de periféricos para los cuales se debe hacer este mismo trabajo de refactoring e implementación de tests, los cuales se detallan a continuación:

1. Interrupciones.
2. PWM.
3. Keyboard y LCD (Poncho UI).
4. SPI e I2C (modo master).
5. RTC.

También existen bibliotecas programadas exclusivamente en Python como el soporte de *Modbus*³ y operaciones con fecha y hora las cuales tampoco fueron implementadas siguiendo requerimientos ni validadas mediante ningún tipo de test. Y por último existen periféricos para los que no hay soporte y se debería comenzar de cero, como USB, CAN, Ethernet, los modos slave de los buses I2C y SPI y el core del cortex M0.

Con respecto al IDE, existe una nueva versión beta la cual posee autocompletado y una ventana con tips de ayuda, ambas características no han sido desarrolladas con requerimientos ni validadas de ninguna manera.

También existe una versión preliminar de un emulador de la placa EDU-CIAA-NXP, creado por el autor de esta trabajo, el cual soporta ser lanzado desde otro programa (por ejemplo el IDE desarrollado) y simula el script de Python programado, por el momento solo soporta el uso de leds y pulsadores, y no simula el resto de los periféricos, pero la continuación de este proyecto a una versión estable garantiza una versión del conjunto de herramientas desarrollado la cual puede correr en una PC en su totalidad, eliminando la necesidad de que exista una placa por cada alumno o grupo de alumnos y bajando de esta forma los costos requeridos para utilizar esta herramienta en ambientes educativos.

Con respecto a la ayuda y documentación, el autor de este trabajo tiene la idea de desarrollar video-tutoriales en donde se muestre la ventana del IDE mientras se programa y se explica paso por paso lo programado, con ayuda de gráficos u otras herramientas en el caso de requerirse. Estos videos también podrían estar divididos en diferentes niveles de complejidad como se hizo con el repositorio de ejemplos.

Por último existe la idea de generar una release del firmware en su versión binaria, para poder ser programada en la placa sin necesidad de instalar en la PC las herramientas de compilación, esto se logra puenteando el jumper JP5 de la placa y ejecutando programas como *lpc21isp*⁴ o *FlashMagic*⁵ los cuales permiten grabar el microcontrolador por medio de un puerto serial. Si bien es verdad que en el caso de una entidad educativa solo el profesor podría instalarse las herramientas de compilación y grabar las placas con el firmware para los alumnos, es una buena idea disponer de una manera simple de grabar la EDU-CIAA-NXP para

³Modbus: Modbus un protocolo de comunicaciones situado en el nivel 7 del Modelo OSI, basado en la arquitectura maestro/esclavo (RTU) o cliente/servidor (TCP/IP), diseñado en 1979.

⁴*lpc21isp*: <https://sourceforge.net/projects/lpc21isp>

⁵*Flashmagic*: <http://www.flashmagictool.com>

que principiantes y autodidactas que han adquirido la placa puedan comenzar a programar sin inconvenientes.

Apéndice A

Creación de un módulo y clase Python desde código C

A.1. Creación de un módulo

Para poder definir un módulo personalizado, y luego definir clases dentro de él, se debe crear un archivo de código C en el cual se define una struct que representará el módulo, declarando todas las clases que estarán dentro de él. Por ejemplo el archivo `modpyb.c` se utilizó para declarar el módulo “pyb” el cual contiene todas las clases para el manejo de los periféricos y se observa en el algoritmo A.1.

```

1  STATIC const mp_map_elem_t pyb_module_globals_table[] = {
2      { MP_OBJ_NEW_QSTR(MP_QSTR__name__), MP_OBJ_NEW_QSTR(MP_QSTR_pyb) },
3      { MP_OBJ_NEW_QSTR(MP_QSTR_delay), (mp_obj_t)&pyb_delay_obj },
4      { MP_OBJ_NEW_QSTR(MP_QSTR_LED), (mp_obj_t)&pyb_led_type },
5      // ...
6  };
7  STATIC MP_DEFINE_CONST_DICT(pyb_module_globals, pyb_module_globals_table);
8
9  const mp_obj_module_t pyb_module = {
10     .base = { &mp_type_module },
11     .name = MP_QSTR_pyb,
12     .globals = (mp_obj_dict_t*)&pyb_module_globals,
13 };

```

ALGORITMO A.1: Estructura donde se definen los atributos funciones y clases del módulo.

La definición de la struct que representa el módulo se observa en la línea 9, y se llama “pyb_module”. El campo más importante es “globals”, el cual se carga con el array definido previamente (línea 1), en este array se observan 3 ítems, cada ítem posee dos campos, el primero es un texto que representa el nombre de un atributo, función o clase que posee el módulo:

- `MP_OBJ_NEW_QSTR(MP_QSTR__name__)`: atributo `__name__` del módulo.
- `MP_OBJ_NEW_QSTR(MP_QSTR_delay)`: función delay del módulo
- `MP_OBJ_NEW_QSTR(MP_QSTR_LED)`: clase LED del módulo

y el segundo es el valor, que puede ser otro texto, o un puntero a una struct del tipo `mp_obj_t` que representa una función o una clase:

- **MP_OBJ_NEW_QSTR(MP_QSTR_pyb)** : string “pyb” definido en qstrdefsport.h
- **(mp_obj_t)&pyb_delay_obj** : puntero a struct que representa la función delay.
- **(mp_obj_t)&pyb_led_type** : puntero a struct que representa la clase LED.

El texto “pyb” así como todos los textos que se utilizan desde el código Python, se deben definir en el archivo qstrdefsport.h con la macro “Q()” y para ser referenciados desde código C, se utiliza la macro “MP_OBJ_NEW_QSTR()”

La función “delay” se encuentra definida dentro del mismo archivo modpyb.c y puede observarse en el algoritmo A.2.

```

1 STATIC mp_obj_t pyb_delay(mp_obj_t ms_in) {
2     mp_int_t ms = mp_obj_get_int(ms_in);
3     if (ms >= 0) {
4         mp_hal_milli_delay(ms);
5     }
6     return mp_const_none;
7 }
8 STATIC MP_DEFINE_CONST_FUN_OBJ_1(pyb_delay_obj, pyb_delay);

```

ALGORITMO A.2: Definición de la función de C que se ejecuta al invocar la función delay desde Python.

Primero se define la función “pyb_delay”, y luego se la pasa como argumento a la macro “MP_DEFINE_CONST_FUN_OBJ_1()” (línea 8) quien define la struct “pyb_delay_obj”, la cual se utilizó para declarar en el array de ítems del módulo pyb (algoritmo A.1 línea 3).

La clase LED no se encuentra definida dentro del archivo sino que la misma se crea en un archivo aparte, llamado modpybled.c

Para agregar el módulo “pyb” al intérprete, se debe editar el archivo mpconfigport.h y agregar las líneas indicadas en el algoritmo A.3. De esta manera el intérprete cargará el módulo “pyb” cuando se ejecute:

```
» import pyb
```

junto con todas sus funciones y clases, como la función “delay” o la clase LED.

```

1 extern const struct _mp_obj_module_t pyb_module;
2
3 #define MICROPY_PORT_BUILTIN_MODULES \
4     { MP_OBJ_NEW_QSTR(MP_QSTR_pyb), (mp_obj_t)&pyb_module }, \
5     // ...

```

ALGORITMO A.3: Inclusión del módulo pyb a la lista de módulos disponibles.

A.2. Incorporación de una clase al módulo

A continuación se pasa a definir la clase LED, declarada dentro del módulo “pyb”. Para ello se crea el archivo modpybled.c en donde se define la struct “pyb_led_type” (la que se utilizó en el archivo modpyb.c).

En el algoritmo A.4 se define la clase LED declarando el campo “make_new” (línea 5) el cual debe ser cargado con una función que hará las veces de constructor;

al crear desde el código Python un objeto del tipo LED, se ejecutará la función “pyb_led_make_new()” que está definida en este archivo.

```
1 const mp_obj_type_t pyb_led_type = {
2     { &mp_type_type },
3     .name = MP_QSTR_LED,
4     .print = pyb_led_print,
5     .make_new = pyb_led_make_new,
6     .locals_dict = (mp_obj_t)&pyb_led_locals_dict,
7 };
```

ALGORITMO A.4: Estructura que define la clase LED.

El campo “locals_dict” (línea 6) se carga con el array “pyb_led_locals_dict” en donde están declarados todos los métodos y atributos de esta clase como lo muestra el algoritmo A.5.

```
1 STATIC const mp_map_elem_t pyb_led_locals_dict_table[] = {
2     { MP_OBJ_NEW_QSTR(MP_QSTR_on), (mp_obj_t)&pyb_led_on_obj },
3     { MP_OBJ_NEW_QSTR(MP_QSTR_off), (mp_obj_t)&pyb_led_off_obj },
4     { MP_OBJ_NEW_QSTR(MP_QSTR_toggle), (mp_obj_t)&pyb_led_toggle_obj },
5     { MP_OBJ_NEW_QSTR(MP_QSTR_intensity), (mp_obj_t)&
6     pyb_led_intensity_obj },
7     { MP_OBJ_NEW_QSTR(MP_QSTR_value), (mp_obj_t)&pyb_led_value_obj },
8 };
9 STATIC MP_DEFINE_CONST_DICT(pyb_led_locals_dict,
10 pyb_led_locals_dict_table);
```

ALGORITMO A.5: Definición de métodos de la clase LED.

En esta definición puede verse que se repite el mismo formato que para definir las funciones y clases del módulo “pyb”, los ítems poseen dos campos, el primero es el nombre de los métodos y el segundo los punteros a una struct que representa las funciones definidas en este mismo archivo.

Tomando las definiciones en el array del algoritmo A.5 puede construirse la tabla A.1, en donde se resume que para cada método existe una struct que representa a una función de C así como también la función.

TABLA A.1: Relación entre métodos Python y funciones C definidas en modpybled.c para la clase LED

Método Python	Estructura C	Función C
LED	-	pyb_led_make_new
on	pyb_led_on_obj	pyb_led_on
off	pyb_led_off_obj	pyb_led_off
toggle	pyb_led_toggle_obj	pyb_led_toggle
intensity	pyb_led_intensity_obj	pyb_led_intensity
value	pyb_led_value_obj	pyb_led_value

Con estas definiciones se puede observar que al crear un objeto LED desde el código Python:

```
» import pyb
```

```
» led = pyb.LED()
```

se ejecutará la función “pyb_make_new()” y al ejecutarse el método “on()”:

```
» led.on()
```

se ejecutará la función “pyb_led_on()” a la cual hace referencia la struct “pyb_led_on_obj”.

Esta función y la struct se detallan a continuación en el algoritmo A.6. Dentro de ella es donde se ejecutan las funciones de la biblioteca uPython HAL para el manejo de los leds.

```

1 mp_obj_t pyb_led_on(mp_obj_t self_in) {
2     // ...
3 }
4 STATIC MP_DEFINE_CONST_FUN_OBJ_1(pyb_led_on_obj, pyb_led_on);

```

ALGORITMO A.6: Función que se ejecuta al invocar el método on().

A.3. Definición del constructor de una clase

A continuación se explicará cómo definir la función que hará las veces de constructor de la clase. Para ello se comienza por definir el tipo de dato pyb_led_obj_t que representará un objeto LED como una struct de C. Luego se define un array de 6 variables de este tipo, ya que la clase LED podrá crear 6 objetos leds diferentes, porque la placa posee 6 leds. Como se muestra en el algoritmo A.7 dentro de la struct del tipo pyb_led_obj_t se debe definir un campo mp_obj_base_t y luego todos los campos adicionales que se requieran, en este caso no se utiliza ninguno.

```

1 typedef struct _pyb_led_obj_t {
2     mp_obj_base_t base;
3 } pyb_led_obj_t;
4
5 STATIC const pyb_led_obj_t pyb_led_obj[] = {
6     {{&pyb_led_type}},
7     {{&pyb_led_type}},
8     {{&pyb_led_type}},
9     {{&pyb_led_type}},
10    {{&pyb_led_type}},
11    {{&pyb_led_type}},
12 };
13
14 #define NUM_LED MP_ARRAY_SIZE(pyb_led_obj)
15 #define LED_ID(obj) ((obj) - &pyb_led_obj[0] + 1)

```

ALGORITMO A.7: Definición de un array de objetos LED para C.

Cada ítem del array (cada “objeto” LED) se carga con los valores definidos en el algoritmo A.4 es decir con la struct “pyb_led_type” que contenía los datos de función constructor y lista de funciones métodos, eso se observa en las líneas 6 a 11 del algoritmo A.7.

Luego se define la macro NUM_LED la cual vale 6 y la macro LED_ID la cual permite calcular el número de led al pasarle como argumento uno de los ítems del array.

En el algoritmo A.8 se muestra el código de la función que se ejecuta al invocarse el constructor de la clase LED. En la línea 4 se realiza un chequeo de los argumentos recibidos, los cuales deben ser 1 (el número de led). En la línea 6 se lee el valor del argumento y se almacena en la variable led_id. Con este valor, se chequea que el número de led sea válido (línea 8). En el caso de ser válido se devuelve el puntero del ítem del array de variables del tipo pyb_led_obj_t que corresponde a la posición del número de led recibido como argumento (línea 13), de lo contrario se lanza una excepción indicando que el número de led no es correcto.

```

1 STATIC mp_obj_t pyb_led_make_new(mp_obj_t type_in, mp_uint_t n_args,
2                                 mp_uint_t n_kw, const mp_obj_t *args) {
3
4     mp_arg_check_num(n_args, n_kw, 1, 1, false);
5
6     mp_int_t led_id = mp_obj_get_int(args[0]);
7
8     if (!(1 <= led_id && led_id <= NUM_LED)) {
9         nlr_raise(mp_obj_new_exception_msg_varg(&mp_type_ValueError,
10                                                "LED %d does not exist", led_id));
11     }
12
13     return (mp_obj_t)&pyb_led_obj[led_id - 1];
14 }

```

ALGORITMO A.8: Definición de la función constructor.

Esta variable devuelta en el constructor, es la que recibirán todas las funciones que se ejecuten al invocar los métodos del objeto Python, junto con sus argumentos si los tienen.

A.4. Definición de un método de una clase

En el algoritmo A.9 se muestra el código que se ejecuta al invocarse el método “on()” de un objeto led. Como se mencionó previamente, se recibe como argumento el puntero del ítem del array que devolvió la función que actúa como constructor, es decir la referencia del ítem que representa al objeto led desde C. Llamamos a este puntero `self_in` y mediante la macro `LED_ID` (definida en el algoritmo A.7) se calcula el número de led que corresponde, para luego ejecutar la función de la capa uPython HAL que se encarga de cambiar dicho led de estado.

```

1 mp_obj_t pyb_led_on(mp_obj_t self_in) {
2     pyb_led_obj_t *self = self_in;
3     mp_hal_setLed(LED_ID(self)-1, 0);
4     return mp_const_none;
5 }

```

ALGORITMO A.9: Definición de la función que se ejecuta al invocar el método on().

De esta forma se escriben todos los métodos de la clase, cada uno de ellos utilizará la capa uPython HAL para acceder al hardware del microcontrolador.

Bibliografía

- [1] M. de Sá-Soares. Brito. «Assessment frequency in introductory computer programming disciplines». En: *Computers in Human Behavior* (2014), págs. 623-628. ISSN: 07475632. URL: <http://fulltext.study/preview/pdf/350717.pdf>.
- [2] EDILE project. *EDILE Python Editor*. Disponible: 2016-10-20. URL: <https://code.google.com/archive/p/edile/>.
- [3] Ernesto Gigliotti. *Documentación de bibliotecas Python para la EDU-CIAA-NXP*. Disponible: 2016-10-20. URL: <http://www.proyecto-ciaa.com.ar/devwiki/doku.php?id=desarrollo:edu-ciaa:edu-ciaa-nxp:python:bibliotecas>.
- [4] Ernesto Gigliotti. *Proyectos de ejemplo utilizando Micropython en la EDU-CIAA-NXP*. Disponible: 2016-10-20. URL: <https://github.com/ernesto-g/educiaa-micropython-demos>.
- [5] Mauricio Dávila. Marisa Panizzi. Darío Rodríguez. Ramón García-Martínez. «Propuesta de Protocolo de Análisis de Dispositivos de Enseñanza de Programación». En: *Proceedings XI Congreso de Tecnología en Educación y Educación en Tecnología* (jun. de 2016), págs. 428-437. URL: <http://sistemas.unla.edu.ar/sistemas/gisi/papers/TEYET-2016-MD-MP-DR-RGM-TeE.pdf>.
- [6] Glade. *A User Interface Designer*. Disponible: 2016-10-20. URL: <https://glade.gnome.org>.
- [7] James W. Grenning. «Test-Driven Development for embedded C». En: (2011), págs. 116-119.
- [8] Lisa C. Kaczmarczyk. J. Philip East. Elizabeth R. Petrick. Geoffrey L. Herman. «Identifying Student Misconceptions of Programming». En: *SIGCSE '10 Proceedings of the 41st ACM technical symposium on Computer science education*. (2010), págs. 107-111. URL: <http://publish.illinois.edu/glherman/files/2016/03/2010-SIGCSE-Programming-Misconceptions.pdf>.
- [9] Wayne Wolf. Fellow. IEEE. y Jan Madsen. «Embedded Systems Education for the Future.» En: *PROCEEDINGS OF THE IEEE, VOL. 88, NO. 1* (2000). ISSN: 1558-2256. URL: <http://home.iitj.ac.in/~saurabh.heda/Papers/Scheduling/Embedded%20system%20design%20for%20future%20-1999.pdf>.
- [10] Jaltek Systems. *Jaltek Systems Web Page*. Disponible: 2016-10-20. URL: <http://www.jaltek.com>.
- [11] Resnick M. Maloney J. Monroy-Hernández A. Rusk N. Eastmond E. Brennan K. Kafai. «Scratch: programming for all.» En: *Communications of the ACM* (2009), págs. 60-67. URL: <http://cacm.acm.org/magazines/2009/11/48421-scratch-programming-for-all/fulltext>.

- [12] Martin Ribelotta. *Port de MicroPython para la EDU-CIAA-NXP*. Disponible: 2016-10-20. URL: <https://github.com/martinribelotta/micropython>.
- [13] MicroPython. *MicroPython - Python for microcontrollers*. Disponible: 2016-10-20. URL: <https://micropython.org>.
- [14] MIT. *Hardware That Can Connect to Scratch*. Disponible: 2016-10-20. URL: https://wiki.scratch.mit.edu/wiki/Hardware_That_Can_Connect_to_Scratch.