

Relazione del progetto di HPC
Corso di High Performance Computing

Fabrizio Margotta (fabrizio.margotta@studio.unibo.it)

Alma Mater Studiorum - Università di Bologna

2019-02-28

Abstract

TODO

[Questa pagina è stata lasciata intenzionalmente bianca.]

Contents

1	Analisi	4
2	Design	4
3	Sviluppo	4
3.1	Implementazione OpenMP	4
3.2	Implementazione CUDA	4
4	Conclusioni	4
A	Guida utente	5
	References	6

1 Analisi

TODO

2 Design

3 Sviluppo

3.1 Implementazione OpenMP

3.2 Implementazione CUDA

4 Conclusioni

A Guida utente

References