

1	2	3	4	5	6	7	8
A							
B							
C							
D							

NUM	DATE	DESIGNER	SCH REVISION	PCB REVISION	CAUSE	DESCRIPTION
01	2020-7-15	YangKangquan	V1.0.0	V1.0.0	初次设计	
02	2021-5-7	YangKangquan	V1.0.1	V1.0.0	功率电感描述有误	修改L1/L2/L3的描述

A

B

C

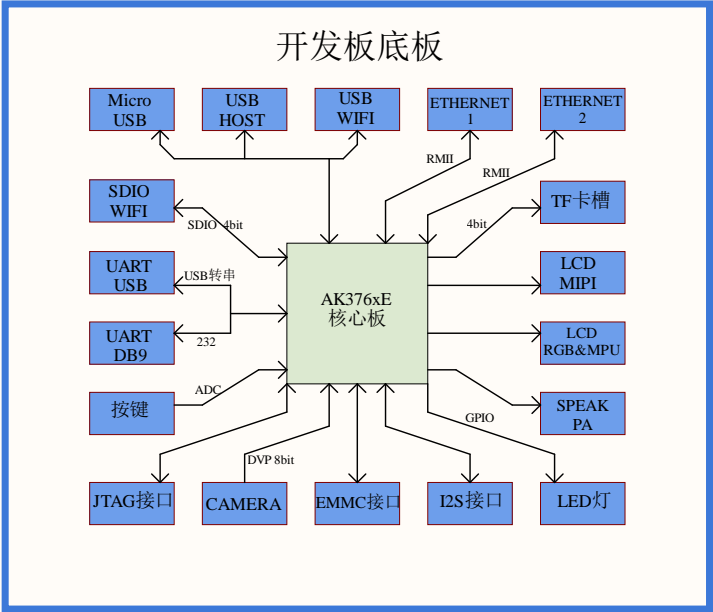
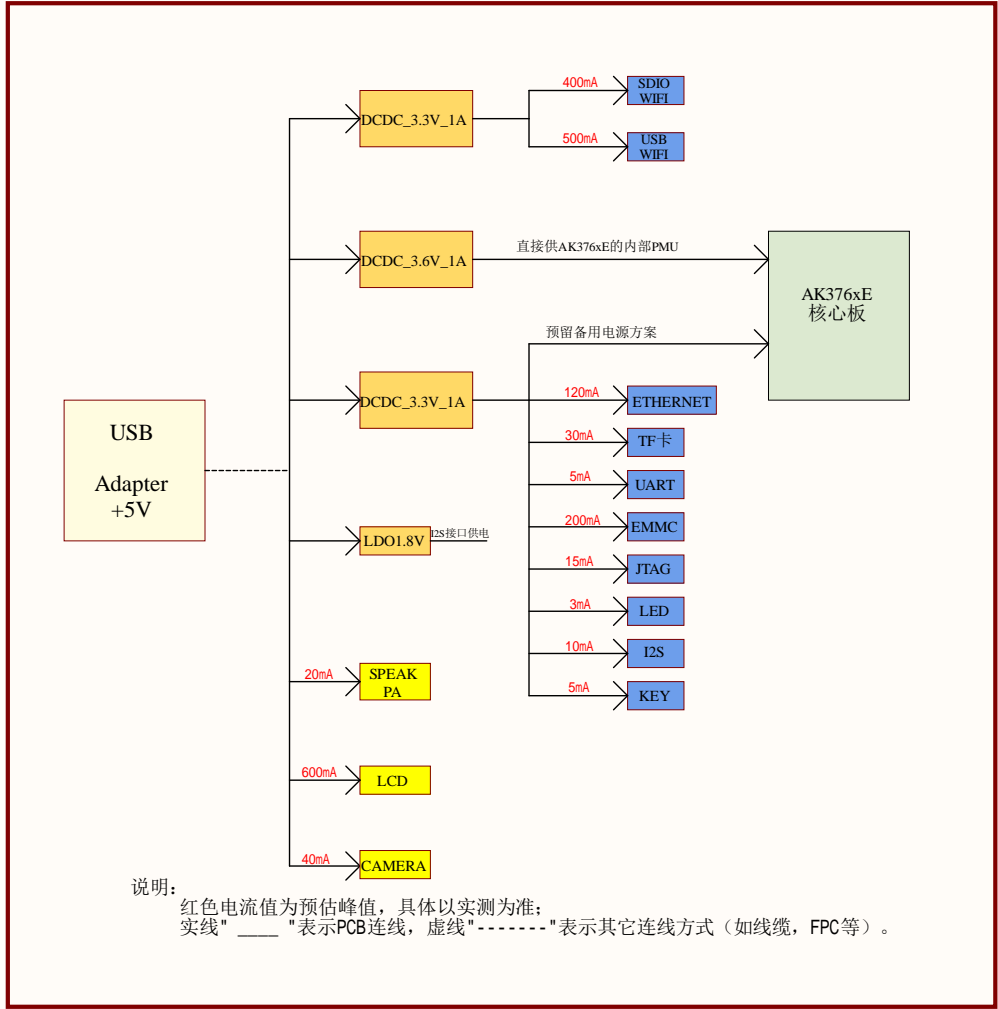
D

A

B

C

D





# Adapter

## 电源输入电路

## USB SLAVE

电源指示灯

框内为测试电路

## USB HOST 接口

## USB选择跳帽

## RTC供电

ANYKA Confidential

Title **EVb\_MBD\_AK376xE\_V1.0.1**

Page Name POWER\_SchDoc

Size A3

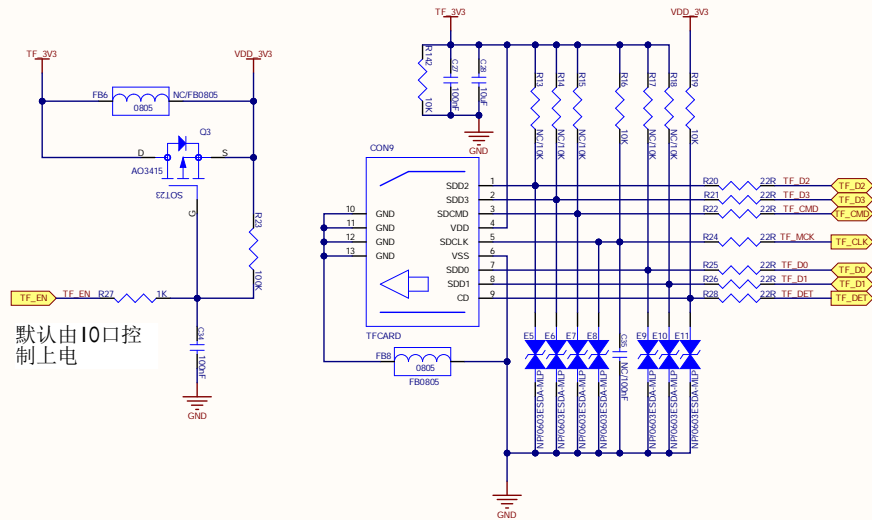
Rev V1.0.1

Date: 2021/5/7

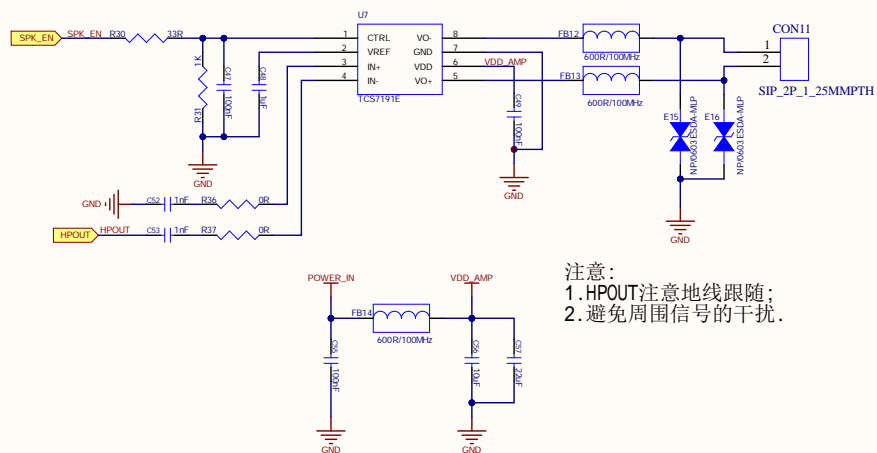
ANYKA  
安 凯 微 电 子

Sheet 4 of 8

## TF卡座



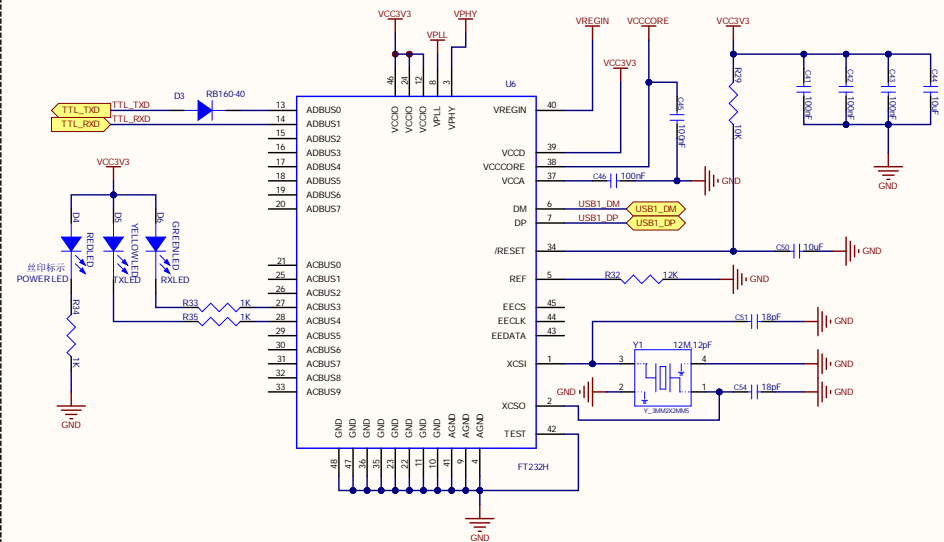
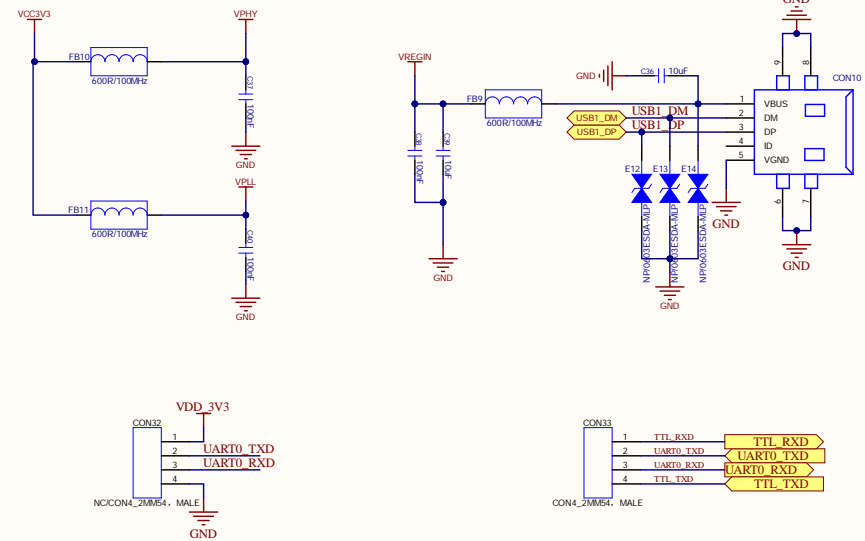
## HP外接功放喇叭电路



注意:

1. HP0UT注意地线跟随;
2. 避免周围信号的干扰.

## USB UART



**ANYKA Confidential**

Title <b><i>EVB_MBD_AK376xE_V1.0.1</i></b>		
Page Name <b><i>TF_PA_UART.SchDoc</i></b>	Size <b><i>A3</i></b>	Rev <b><i>V1.0.1</i></b>
Date: <b><i>2021/5/7</i></b>		

**ANYKA**  
安凱電子

## A



## A



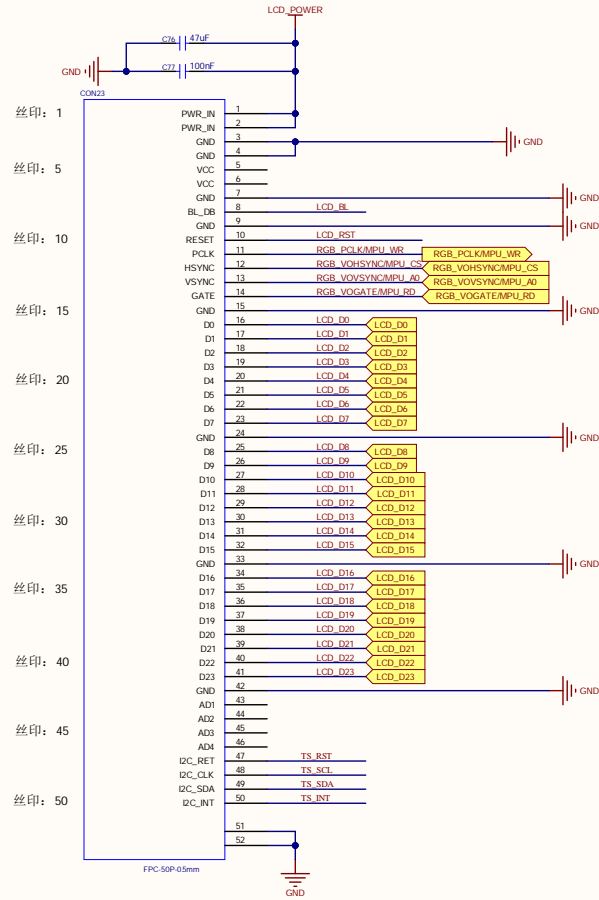
## C



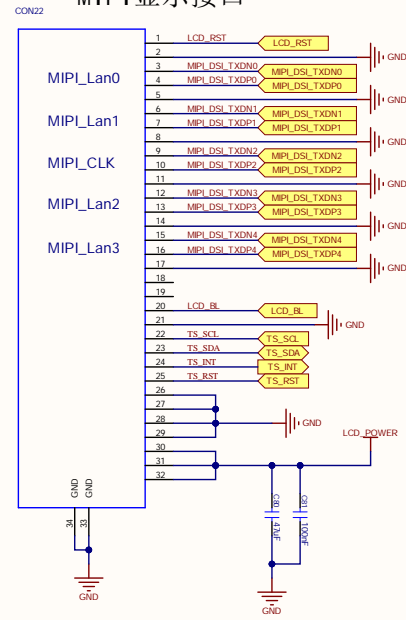
## C



## RGB&MPU显示接口

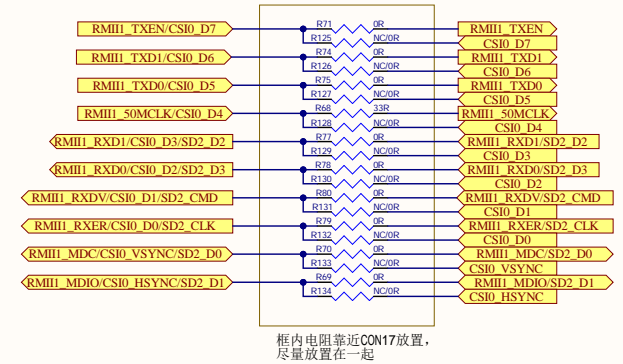
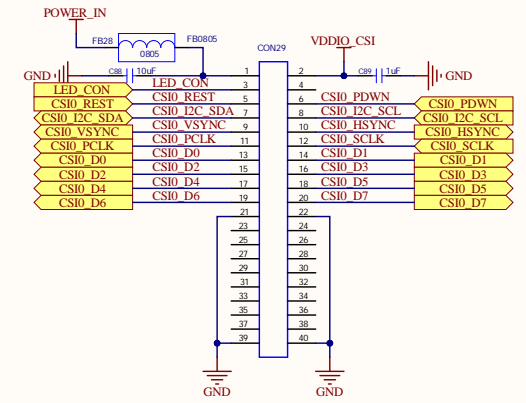


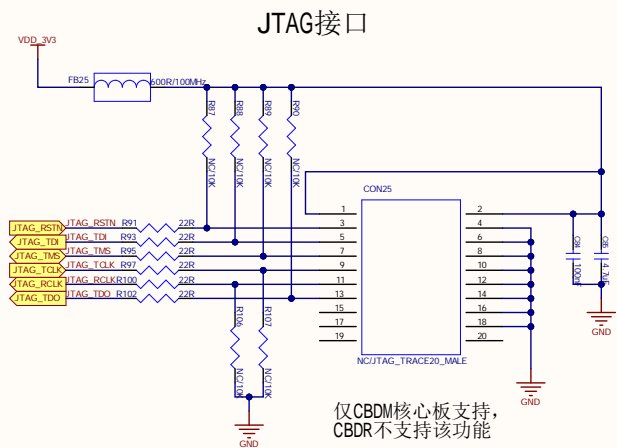
## MIPI显示接口



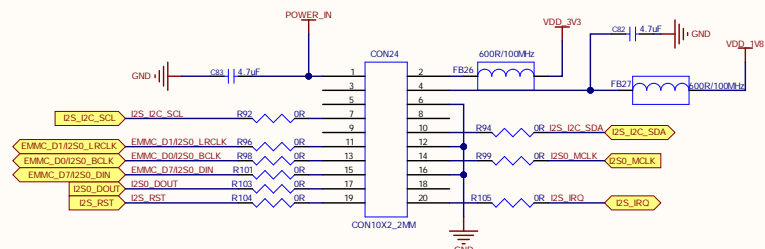
MIPI LCD说明:  
1、数据线和时钟线可以根据实际情况定义,平台默认使用中间的TXDN2/TXDP2作为MIPI的时钟线。  
2、MIPI的差分阻抗为100Ω,需要进行阻抗、等长等处理。由于MIPI速率比较高(600MHz左右),建议使用4层板绘制,保证地线的连贯性。

## CAMERA接口



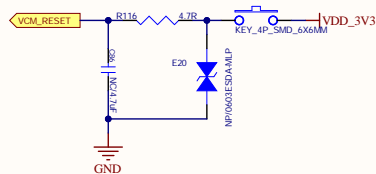


### I2S 接口

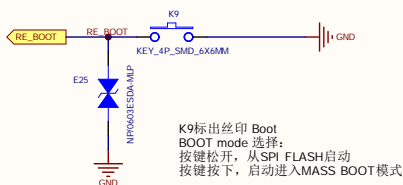


仅CBDM核心板支持，  
CBDR不支持该功能

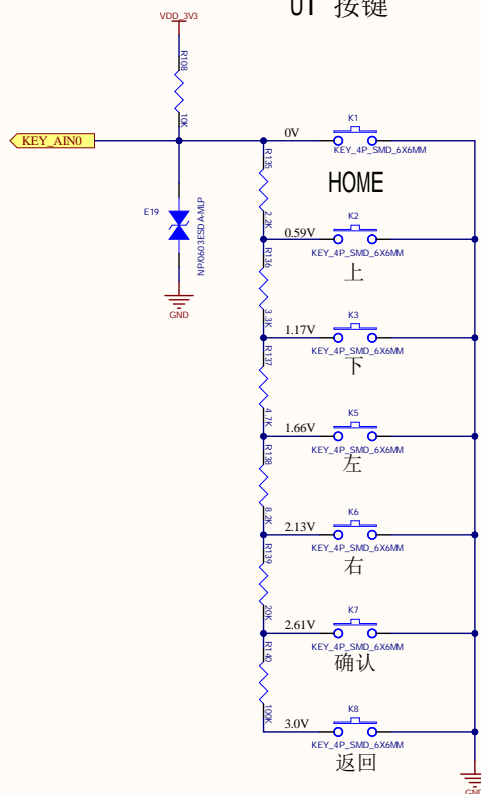
### 复位按键



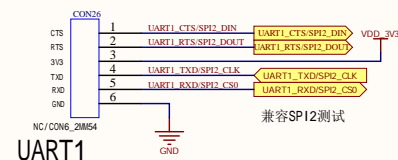
### BOOT



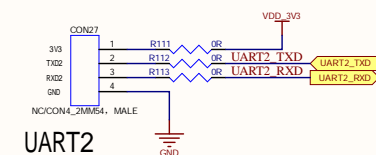
### UI 按键



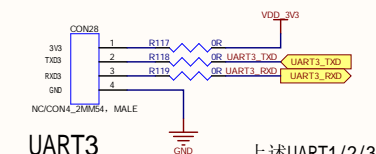
### UART测试



### UART1



### UART2



### UART3

上述UART1/2/3仅CBDM  
核心板支持，CBDR不支  
持该功能

### ANYKA Confidential

Title **EVb\_MBD\_AK376xE\_V1.0.1**  
Page Name JTAG\_I2S\_KEY\_SchDoc Size A3 Rev V1.0.1  
Date: 2021/5/7

**ANYKA**  
安 易 凯 电 子