

Университет ИТМО

Факультет программной инженерии и компьютерной техники

Кафедра информатики и прикладной математики

ЛАБОРАТОРНАЯ РАБОТА № 3 ПО ДИСЦИПЛИНЕ
"СИСТЕМЫ ВВОДА/ВЫВОДА И ПЕРИФЕРИЙНЫЕ УСТРОЙСТВА"

ВАРИАНТ 5

Выполнили: Мохнаткин Д.А.

Шумеев А.А.

Группа: Р3418

Проверяющий: Быковский С.В.

СПб, 2017

Содержание

1	Задание	2
2	Структурная схема разработанной системы	2
3	Блок-схема организации программного обеспечения процессора	2
4	Отчет о тестировании функциональности разработанной системы	2
4.1	Тест 1 ($t_0 = t_1$)	2
4.2	Тест 2 ($t_0 \neq t_1$)	2
5	Выводы по работе	2

2. В ходе работы ознакомились с процедурой прототипирования разработанной микро-процессорной системы на ПЛИС.