POLITECHNIKA WROCŁAWSKA

UKŁADY CYFROWE I SYSTEMY WBUDOWANE

Dokumentacja projektu Organy z możliwością zapisywania i odtarzania melodii.

Autorzy: Łukasz Bieszczad Krzysztof Buczak

Prowadzący: dr inż. Jarosław Sugier

Spis treści

1	Wprowadzenie			
	1.1	Cel i zakres		
	1.2	Zagadnienia teoretyczne		
	1.3	Zagadnienia teoretyczne		
2	Pro	jekt		
	2.1	Schemat i hierarchia projektu		
	2.2	Moduły		
		2.2.1 Modulator2		
3	Implementacja			
	3.1	Zasoby		
	3.2	Zasoby		
4	Pod	lsumowanie		
5	Lite	eratura		

1 Wprowadzenie

1.1 Cel i zakres

Celem projektu było stworzenie jednooktawowego "instrumentu" klawiszowego, obsługiwanego za pomocą klawiatury PS/2. Wciskanie poszczególnych klawiszy miało powodować odtwarzanie dźwięków przez podpięty do pinów głośniczek. Dodatkowo częścią zadania było także zaimplementowanie funkcjonalności nagrywania melodii (zapis do pamięci ROM) i odtwarzania nagranego materiału, a także wykorzystanie wyświetlacza LCD do pokazania stanu nagrywania i diody LED do przekazania informacji o trwającym właśnie nagrywaniu.

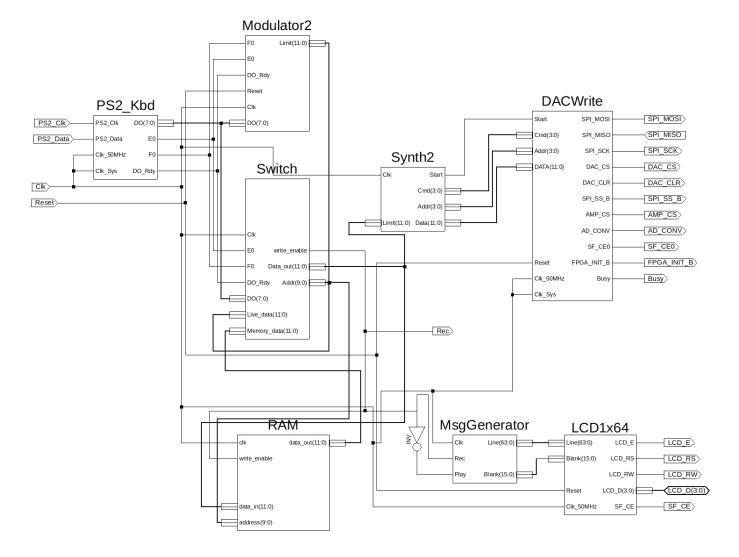
1.2 Zagadnienia teoretyczne

1.3 Sprzęt

Językiem projektu był język opisu sprzętu VHDL. Stanowisko laboratoryjne/projektowe zostało wyposażone w układ Spartan-3E oraz komputer z oprogramowaniem Xilinx ISE, pozwalającym kompilować kod VHDL pod dostarczony sprzęt, a także wykonywać symulacje testujące działanie systemu. Wykorzystaliśmy także port PS/2 (klawiatura symulująca keyboard), piny do podłączenia głośnika, ekran LCD wyświetlający stan nagrywania (pozostały czas) i układ pamięci ROM do przechowywania nagranych melodii.

2 Projekt

2.1 Schemat i hierarchia projektu



Rysunek 1: Schemat całego projektu.

Hierarchia modułów:

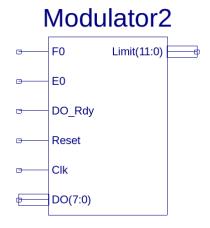
- schemat
 - DACWrite
 - Modulator2
 - PS2_Kdb
 - Synth2
 - Switch
 - RAM
 - LCD1x64
 - MsgGenerator
 - ADC_DAC.ucf
 - GenIO.ucf
 - LCD.ucf

2.2 Moduly

W tym podrozdziale znajdują się opisy i symulacje modułów stworzonych na zajęciach w ramach projektu.

2.2.1 Modulator2

Ten moduł odpowiedzialny jest za wysyłanie wartości ograniczającej licznik w module Synth2 na podstawie sygnału pochodzącego z klawiatury. Jest oparty na maszynie stanów, która składa się 14 stanów odpowiadających różnym dźwiękom w oktawie lub ciszy.



Rysunek 2: Symbol modułu Modulator2.

Wejścia modułu:

- F0 symbolizuje zwolnienie klawisza klawiatury
- E0 symbolizuje czy dane to tzw. kod rozszerzony
- DO_Rdy symbolizuje zakończenie odbierania kodu
- Clk symbolizuje zegar
- DO[7:0] symbolizuje otrzymane dane z klawiatury

Wyjścia modułu:

• limit - symbolizuje wartość graniczną dla licznika

Fragmenty kodu VHDL

```
architecture Behavioral of Modulator2 is
    type state_type is (Silence, C, Cis, D, Dis, E, F, Fis, G, Gis, A, Ais, H, C2);
    signal state, next_state: state_type;
begin

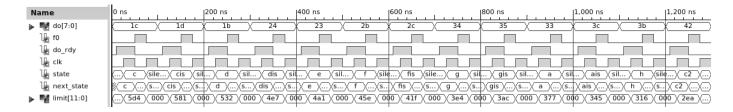
process1 : process( Clk )
begin
    if rising_edge( Clk ) then
        if Reset = '1' then
            state <= Silence;
else
            state <= next_state;
end if;</pre>
```

```
end if;
     end process process1;
15
      process2: process (state, DO, F0, DO_Rdy)
17
         next_state <= state;
19
         if DO_Rdy = '1' and F0 = '0' then
21
             case state is
23
                when Silence =>
                    if DO = X"1C" then
25
                       next_state <= C;
                    elsif\ DO = X"1D"\ then
27
                       next_state <= Cis;
                    elsif DO = X"1B" then
                       next_state <= D;
                    elsif DO = X"24" then
31
                       next_state <= Dis;
                    elsif DO = X"23" then
33
                       next_state <= E;
                    elsif DO = X"2B" then
35
                       next_state <= F;
                    elsif DO = X"2C" then
37
                       next_state <= Fis;
                    elsif DO = X"34" then
                       next_state <= G;
                    elsif DO = X"35" then
41
                       next_state <= Gis;
                    elsif DO = X"33" then
43
                       next_state <= A;
                    elsif\ DO=X"\,3C"\ then
45
                       next_state <= Ais;
47
                   elsif DO = X"3B" then
                       next_state <= H;
                   elsif DO = X"42" then
49
                       next_state \ll C2;
                  end if;
                when C \Rightarrow
53
                   next_state <= state;
                when Cis \Rightarrow
                   next_state <= state;
57
                when D \Rightarrow
59
                   next_state <= state;
                when Dis \Rightarrow
                   next_state <= state;
63
                when E \Rightarrow
65
                   next_state <= state;
67
                when F \Rightarrow
                    next_state <= state;
69
               when Fis =>
                   next_state <= state;
73
               when G \Rightarrow
                   next_state <= state;
75
               when Gis \Rightarrow
                    next_state <= state;
```

```
when A \Rightarrow
                         next_state <= state;</pre>
81
                     when Ais =>
83
                         next_state <= state;
                     when H \Rightarrow
                         next_state <= state;
87
                     when C2 \Rightarrow
89
                         next_state <= state;</pre>
            \begin{array}{c} \text{end } \textbf{case} \,; \\ \text{elsif } F0 \,=\, {}^{^{\prime}}1 \,{}^{^{\prime}} \, \text{ then} \end{array}
91
                 next_state <= Silence;
93
            end if;
        end process process2;
        with state select
97
            Limit \leq X"5D4" when C,
                         X"581" when Cis,
99
                         X"532" when D,
                         X"4E7" when Dis,
101
                         X"4A1" when E,
                         X"45E" when F,
                         X"41F" when Fis,
                         X"3E4" when G,
105
                         X"3AC" when Gis,
                         X"377" when A,
107
                         X"345" when Ais,
                         X"316" when H,
                         X" 2EA" when C2,
                         X"000" when others;
    end Behavioral;
113
```

Graf maszyny stanu

Symulacja



Rysunek 3: Wyniki symulacji modułu Modulator2.

^{*}wstawić opis*

3 Implementacja

- 3.1 Zasoby
- 3.2 "User manual" urządzenia

4 Podsumowanie

Zadanie udało się zrealizować w całości. Instrument jest w pełni działający, a ze względu na jasny podział na moduły można bez trudu dopisywać do niego kolejne funkcjonalności. Także sama wartość "merytoryczna" keyboarda nie pozostawia wiele do życzenia, ponieważ faktycznie pokrywa on całą oktawę, a wysokości dźwięków różnią się od siebie dokładnie tak jak w prawdziwym instrumencie, dzięki czemu mając nuty do utworu muzycznego możemy go zagrać.

5 Literatura