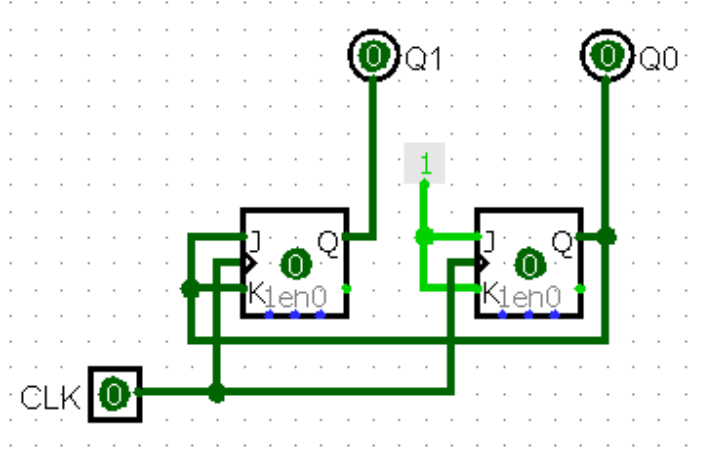


BLM320-Bilgisayar Mimarisi Laboratuvar Çalışması – 2

S1) Aşağıda verilen 2 bitlik sayıcı devresi (Alt Devre) tasarımını logisim kullanarak çiziniz. Oluşturduğunuz alt devreyi kullanarak 4 bitlik bir sayıcı devresi (Ana Devre) tasarlayınız.

- Alt Devre (2 Bit Sayıcı)



- Ana Devre (4 Bit sayıcı)

