# Winstar Display Co., ЖКИ

заказчик								
модель	WH1602B-YGK-CP							
утверждено	кем:	число:						

продано	утверждено	проверено	подготовлено

NO.163 CHUNG CHING RD. TAICHUNG, TAIWAN, R.O.C TEL886-4-4262208 FAX886-4-4262207

## Содержание

- 1.Классификация ЖКИ
- 2. Меры предосторожности при использовании ЖКИ
- 3.Общее описание
- 4. Максимально возможные значения параметров
- 5. Электрические характеристики
- 6.Оптические характеристики
- 7.Описание выходов
- 8.Схематическое изображение и блок-схема
- 9.Описание функций
- 10. Формирование символов, хранящихся в ПЗУ
- 11.Список команд
- 12. Временные характеристики
- 13.Инициализация ЖКИ
- 14. Критерии качества
- 15.Подсветка ЖКИ

### 1.Классификация жидкокристаллических

### индикаторов

- ① Произведено корпорацией WINSTAR DISPLAY
- 2 Тип устройства отображения: Н символьный тип, G графический тип
- ③ Как представлена выводимая информация: по 16 символов в каждой из 2 строк
- ④ Серийный номер модели.

⑤ Тип подсветки N→нет подсветки

 $B \rightarrow EL$ , зелено-голубая  $A \rightarrow LED$ , янтарный  $D \rightarrow EL$ , зеленая  $R \rightarrow LED$ , красный  $W \rightarrow EL$ , белая  $O \rightarrow LED$ , оранжевый  $G \rightarrow LED$ , зеленый

Y→LED, желто-зеленая

© Режим В TN положительный, серый Т→FSTN отрицательный

функционирова- N TN отрицательный,

ния ЖКИ G STN положительный, серый

Y STN положительный, желто-зеленый

M STN отрицательный, голубой

F FSTN положительный

Тип поляризации А отражающий, N.Т, 6:00 Н полупрозрачный, W.Т,6:00
 ЖКИ/ Уровень D отражающий, N.Т, 12:00
 К Т полупрозрачный, W.Т,12:00

температуры/ G отражающий, W. T, 6:00 С передаточный, N.T,6:00 Направление луча J отражающий, W. T, 12:00 Б полупрозрачный, N.T,6:00 I передаточный, W. T, 6:00 Еполупрозрачный, N.T.12:00 L передаточный, W.T,12:00

® Тип кодировки СР : Поддерживает английский и русский шрифты

## 2.Меры предосторожности при использовании

### ЖКИ

- (1) Избегать падений и ударов устройства, а также любых его видоизменений.
- (2) Не делать дополнительных отверстий на печатной плате, не изменять общий вид модели, не производить замену компонентов ЖКИ.
- (3) Не разбирать на части.
- (4) Не использовать в тех случаях, когда значения параметров недопустимы.
- (5) Не ронять, не сгибать.
- (6) Запаивать только с устройствами ввода/вывода.
- (7) Хранение: хранить в чистом месте и избегать взаимодействия со статическим электричеством.

### 3.Общее описание

Элемент	Размерность	Единицы
Число символов	16 символов х 2 строки	
Размер модуля	80.0 x 36.0 x 13.2(MAX)	MM
Область изображения	66.0 x 16.0	MM
Активная область	56.21 x 11.5	MM
Размер точки	0.56 x 0.66	MM
Расстояние между точками	0.60 x 0.70	MM
Размер символа	2.96 x 5.56	MM
Размер символа, включая		
расстояние между	3.55 x 5.94	MM
символами		
Тип ЖКИ	STN, положительный, полупрозрачный, серый	[
Производительность	1/16	
Направление луча	Стрелка показывает на 12 часов	
Тип подсветки	LED желто-зеленая	

## 4. Максимально возможные значения

### параметров

Параметр	Обозначение	Min	Тур	Max	Единицы
Рабочая температура	$T_{OP}$	0	*	+50	°C
Температура при хранении	$T_{ST}$	-20	*	+60	°C
Входное напряжение	$V_{\rm I}$	$V_{SS}$	*	$V_{DD}$	В
Напряжение, подводимое к логической схеме	$ m V_{DD} ext{-}V_{SS}$	-0.3	*	7	В
Напряжение, подводимое к ЖКИ	$ m V_{DD} ext{-}V_0$	-0.3	*	13	В

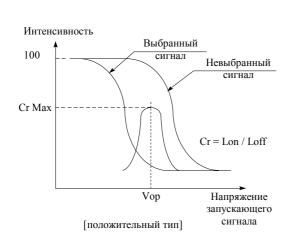
## 5. Электрические характеристики

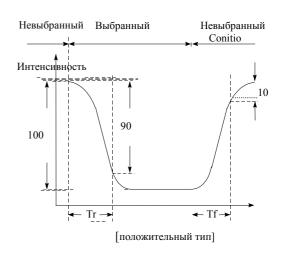
Параметр	Обозначение	Условия	Мин	Средн	Макс	Единицы
Напряжение питания для логической схемы	$V_{DD}$ - $V_{SS}$		4.5		5.5	В
Цон <b>ра</b> усонно нитонна пла		Ta=-20°C	*		5.2	В
Напряжение питания для	$V_{ m DD}$ - $V_0$	Ta=25°C	*	3.8	*	В
ЖКИ		Ta=70°C	3.4		*	В
Максимальное входное напряжение	$ m V_{IH}$	*	2.2	*	$V_{ m DD}$	В
Минимальное входное напряжение	$ m V_{IL}$	*	*	*	0.6	В
Максимальное выходное напряжение	V <sub>OH</sub>	*	2.4	*	*	В
Минимальное выходное напряжение	$V_{OL}$	*	*	*	0.4	В
Ток питания	$I_{DD}$	V <sub>DD</sub> =5V	*	1.2	*	мА

## 6.Оптические характеристики

Параметр	Обозначение	Условия	Мин	Средн	Макс	Единицы
Угол видимости	(V)	CR2	10	*	105	градусы
o rosi biigimooni	(H)	CR2	-40	*	40	градусы
Контрастность	CR	*	*	3	*	*
Время ответа	Т подъема	*	*	150	200	мс
2p 5:2514	Т спада	*	*	150	200	МС

#### Определение действующего напряжения (Vop) Определение времени ответа (Tr, Tf)





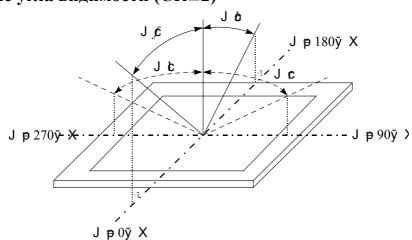
#### Условия:

Действующее напряжение : Vop Угол видимости  $(\theta \Box \phi)$  :  $0^{\circ}\Box 0^{\circ}$ 

Частота 64 HZ Задающая форма сигнала: 1/N производительность,

1/а смещение

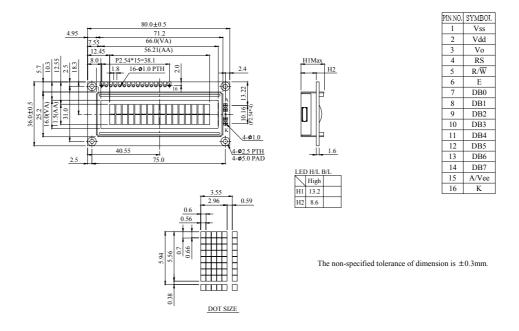
#### Определение угла видимости (CR□2)

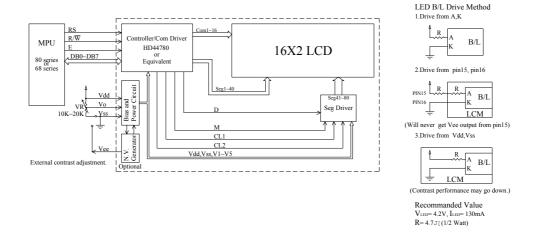


## 7.Описание выходов

Номер выхода	Обозначение	Уровень	Описание
1	$ m V_{SS}$	0B	заземление
2	$V_{ m DD}$	5.0B	Напряжение питания для логической схемы
3	VO	(перемен ный)	Напряжение питания для ЖКИ
4	RS	H/L	Н: Данные, L: Команды
5	R/W	H/L	Н: Чтение(с ЖКИ) L: Запись(в ЖКИ)
6	Е	H,H/L	Разрешающий сигнал
7	DB0	H/L	Бит данных 0
8	DB1	H/L	Бит данных 1
9	DB2	H/L	Бит данных 2
10	DB3	H/L	Бит данных 3
11	DB4	H/L	Бит данных 4
12	DB5	H/L	Бит данных 5
13	DB6	H/L	Бит данных 6
14	DB7	H/L	Бит данных 7
15	A	*	Светодиод +
16	K	*	Светодиод

### 8.Схематическое изображение и блок-схема





Character located 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 DDRAM address 00 01 02 03 04 05 06 07 08 09 0A 0B 0C 0D 0E 0F DDRAM address 40 41 42 43 44 45 46 47 48 49 4A 4B 4C 4D 4E 4F

The non-specified tolerance of dimension is  $\pm 3$ mm – Допустимое отклонение размеров  $\pm 3$ мм.

External contrast adjustment – внешняя регулировка контрастности

MPU 80 or 68 series – микропроцессор серии 80 или 68

Controller/Com Driver HD44780 or Equivalent – Контроллер/ COM-драйвер HD44780 или аналогичный

Bias and power circuit – цепь смещения и питания

N.V. Generator – N.V. генератор.

Seg driver- драйвер сегментов.

LED B/L Drive Method – подключение светодиодов Drive from A,K – подключение через выводы A, K

Drive from pin 15? Pin 16 – подключение через разъемы 15, 16

Will never get Vee outptut from pin15 – выходное напряжение никогда не будет получено на выводе 15

Drive from Vdd, Vss - подключение через Vdd и Vss

Contrast performance may go down – Характеристика контрастности может понизиться.

Recommended Value – рекомендуемая величина.

Character located – размещение символов

### 9. Описание функций

Модуль ЖКИ встроен в контроллер (БИС), и имеет два 8-битовых регистра: регистр команд (IR) и регистр данных (DR).

Регистр команд хранит коды операций, таких как очистка дисплея, перемещение курсора, а также информацию об адресах памяти отображаемых данных (DDRAM) и генератора символов (CGRAM). В регистр команд можно только записывать информацию из микропроцессора. Регистр данных временно хранит данные, предназначенные для записи или чтения из DDRAM или CGRAM. Когда адресная информация записывается в регистр команд, данные из DDRAM или CGRAM сохраняются в регистре данных. Эти два регистра можно выбрать с помощью регистрового переключателя (RS).

RS	R/W	Команда
0	0	IR используется для внутренних команд (очистка дисплея и т.д.)
0	1	Считывание флага занятости (DB7) и счетчика адреса (DB0 to DB7)
1	0	Запись данных в DDRAM или CGRAM (регистр данных в DDRAM или CGRAM)
1	1	Чтение данных из DDRAM или CGRAM (DDRAM или CGRAM в регистр данных)

#### Флаг занятости (BF)

Если флаг занятости равен 1, это значит, что БИС занята выполнением внутренних операций, и следующая команда не может быть принята. Если RS=0 и R/W=1, содержимое флага занятости передается в бит DB7. Следующая команда должна быть записана только при значении флага занятости, равном 0.

#### Счетчик адреса (АС)

Счетчик адреса (AC) назначает адреса и DDRAM, и CGRAM

#### Память данных ЖКИ (DDRAM)

Эта память используется для хранения данных, выводимых на дисплей. Один символ представлен в виде 8-битного кода. Объем памяти составляет 80×8 битов или 80 символов. Адреса и позиции на ЖКИ



Ниже приведена схема соответствия между адресами DDRAM и позициями ЖКИ.

#### Соответствующая позиция на ЖКИ

1	2	3	4	5	6	7	8	9 10	) 11	12	13	14	15	16	
00	01	02	03	04	05	06	07	08	09	0A	0B	0C	0D	0E	0F
40	41	42	43	44	45	46	47	48	49	4A	4B	4C	4D	4E	4F

2 строки по 16 символов в каждой

#### Генератор символов, встроенный в ПЗУ (CGROM)

CGROM генерирует символы размером 5×8 или 5×10 точек на основе 8-битных кодов символов. Смотри таблицу 2.

#### Генератор символов ОЗУ (CGRAM)

В CGRAM пользователь может программно генерировать символы. Вы можете определить 8 символов размером 5×8 точек и 4 символа размером 5×10 точек. Записывайте в DDRAM коды символов по адресам, отображенным в таблице 1 (левый столбец). Также в этой таблице показано, как отобразить символ, хранящийся в CGROM.

# Соотношение между адресами CGRAM , кодами символов (DDRAM) и шаблонами символов.

**Табл.1.** Для символов размером 5\*8 точек

Код символа (данные DDRAM)	Адреса CGRAM Символ (данные в CGRAM)
7 6 5 4 3 2 1 0	5 4 3 2 1 0 7 6 5 4 3 2 1 0
Старшие Младшие	Старшие Младш. Старшие Младшие
	0 0 0   * * *   0   1
1	
1	0 1 1   * * *   0   Образ символа
0 0 0 0 * 0 0 0	$ \begin{vmatrix} 0 & 0 & 0 & 1 & 0 & 0 & 0 & * & * & * & 1 & 1 & 1 & 1 & 1 & 1 & 1$
1	
1	
1	1 1 1   * * * * 0 0 0 0 0 <del>0</del> <b>\$</b> Kypcop
1	
1	
1	Образ символо
0 0 0 0 * 0 0 1	$egin{array}{ c c c c c c c c c c c c c c c c c c c$
1	$\begin{bmatrix} 1 & 0 & 1 \\ 1 & 1 & 0 \end{bmatrix} \begin{bmatrix} * & * & * & 0 & 0 \\ * & * & * & 0 & 0 \end{bmatrix} \begin{bmatrix} 0 & 0 \\ 0 & 0 \end{bmatrix} $
	1 1 1   * * * * 0 0 0 0 0 1 Xypcop
	0 0 0   * * * *
1	
0 0 0 0 * 1 1 1	1 1 1 1 0 0
	1 0 1
ı.	1 1 0
	1 1 1   * * * *

Для символов размером 5\*10 точек

0     1     0     1     1     0 </th <th>для символов разме</th> <th>PC</th> <th>/1V1 <b>、</b></th> <th><i>)</i> 1</th> <th>0 10</th> <th>0 10</th> <th>11</th> <th></th> <th></th> <th></th> <th></th> <th></th> <th></th> <th></th> <th></th> <th></th> <th>_</th>	для символов разме	PC	/1V1 <b>、</b>	<i>)</i> 1	0 10	0 10	11										_
DDRAM         7 6 5 4 3 2 1 0         5 4 3 2 1 0         Старшие Младшие         Старшие Младшие         7 6 5 4 3 2 1 0         Старшие Младшие         Старшие Младшие         ** * * * 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	Код символа																
DDRAM         7 6 5 4 3 2 1 0         5 4 3 2 1 0         7 6 5 4 3 2 1 0         Старшие Младшие         Старшие Младшие         О 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	(значение из		Адрес CGRAM						Символ (данные в CGRAM)								
Старшие Младшие    О О О О О О О О О О О О О О О О О О	DDRAM										(					,	
Старшие Младшие  О О О О О О О О О О О О О О О О О О О	7 6 5 4 3 2 1 0		5	4	3	2	1	0	7	6	5	4	3	2	1	0	
0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0				-													
0 0 0 0 * 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	Старшие Младшие		Ст	ap.	M.	паді	шие		Ста	арші	1е	N	Ілад	шие			
0 0 0 0 * 0 0 0       0 0 1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0					0	0	0	0	*	*	*	0	0	0	0	0	ightharpoonup
0 0 0 0 * 0 0 0       0 0 1 0 0       * * * * * 0 0 0       Образ символа пользователя         0 0 1 1 1 0       * * * * * 0 0 0 0       Образ символа пользователя         * * * * * 0 0 0 0 0       * * * * * 0 0 0 0 0       Символ курсор					0	0	0	1	*	*	*	0	0	0	0	0	
0 0 0 0 * 0 0 0       0 0 1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0					0	0	1	0	*	*	*		0	0	0	0	
0 1 0 1       0 1 0 0         0 1 1 0       * * * *         0 1 1 1 1       * * * *         1 0 0 0 1       * * * *         1 0 0 1 0       * * * *         1 0 0 1 0       * * * * *         0 0 0 0 0       0         0 0 0 0 0       0         0 0 0 0 0       0         1 0 0 1 0       * * * * *         0 0 0 0 0 0       0         1 0 0 0 0 0 0       Cимвол курсор					0	0	1	1	*	*	*			0	0		
0       1       0       1       1       0	0 0 0 0 * 0 0 0		0	0	0	1	0	0	*	*	*		0	0	0		Образ символа
0       1       1       1       1       0					0	1	0	1	*	*	*		0	0	0		пользователя
1 0 0 0 0					0	1	1	0	*	*	*		0			0	
1 0 0 0 1     1 0 0 0 0       1 0 1 0     * * * * 0 0 0 0 0         * * * * 0 0 0 0 0         Символ курсор					0	1	1	1	*	*	*		0	0	0	0	
1 0 0 1 1 0   * * * * 0 0 0 0 0 ↑ Символ курсор ↑ ↑   ↑   ↑   ↑   ↑   ↑   ↑   ↑   ↑					1	0	0	0	*	*	*		0	0	0	0	
					1	0	0	1	*	*	*		0	0	0	0	
					1	0	1	0	*	*	*	0	0	0	0	0	↑ Символ курсора
1 1 1 1   * * * * * * *											$\int$						
					1	1	1	1	*	*	*	*	*	*	*	*	1

## 10.Образы символов, хранящихся в ПЗУ

Табл.2.

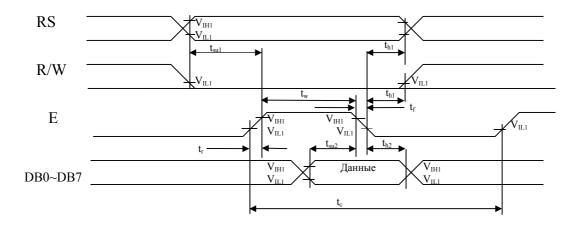
Upper																
4 bit Lower 4 bit	LLLL	LLLH	LLHL	LLHH	LHLL	LHLH	LHHL	СННН	HLLL	HLLH	HLHL	нгнн	HHLL	ннгн	нннг	нннн
LLLL	CG RAM (1)							====						=		
LLLH	CG RAM (2)		-				-:::	-:::						1		
LLHL	CG RAM (3)		11	• • • • • • • • • • • • • • • • • • • •				=="-					*!	::		
LLHH	CG RAM (4)					=	:						11	::		,
LHLL	CG RAM (5)						!				;	<u> </u>	<u></u>			
LHLH	CG RAM (6)		;;	*			====	<b>!</b>								
LHHL	CG RAM (7)		::- :::-,	:: ::				<b>!</b>					:			
СННН	CG RAM (8)		==	====				<b>!</b> !				:	-:::[		-	# # # # # # # # # # # # # # # # # # #
HLLL	CG RAM (1)		ŧ.,				ļ <sub>i</sub>					<b></b>	-:]-:		- 1	
HLLH	CG RAM (2)					<b>!</b> !		=			i		:-]:-			***
HLHL	CG RAM (3)		:-[-:	**	!		:					<b>!-:</b> .	:: ::		====	
нгнн	CG RAM (4)		[	::	<b>!</b>		<b>!-:</b> .					.::	]= <u> </u> =		====	
HHLL	CG RAM (5)		:=	-:-	i							<b></b> [		-11-1		
ннгн	CG RAM (6)						<b>!</b> • • • • • • • • • • • • • • • • • • •				=======================================	<b></b>	====		-	
нннг	CG RAM (7)		11		!!	"	!-":	-=								
нннн	CG RAM (8)			-"			====							==	====	

## 11.Таблица команд

Команда	Код операции								Описание	Время выполнения			
Команда	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0		(fosc=270КГ <b>п</b> )	
Очистка экрана	0	0	0	0	0	0	0	0	0	1	Запись "00Н" в DDRAM и установка адреса DDRAM на "00Н" из АС	1.53мс	
Возврат в начало строки	0	0	0	0	0	0	0	0	1	*	Установка адреса DDRAM на "00Н" из АС и возврат курсора в начало строки, если он был смещен. Содержимое DDRAM не меняется.	1.53мс	
Начальные установки	0	0	0	0	0	0	0	1	I/D	SH	Задает направление перемещения курсора и разрешает сдвиг сразу всех символов.	39мс	
Дисплей ON/OFF	0	0	0	0	0	0	1	D	С	В	Устанавливает /отключает биты, отвечающие за режим дисплея (D), отображение курсора (C), мерцания курсора (B).	39мс	
Передвижение курсора по экрану	0	0	0	0	0	1	S/C	R/L	*	*	Установка бита движения курсора и смещения всех символов, указание направления смещения без изменения данных в DDRAM.	39мс	
Функциональные установки	0	0	0	0	1	DL	N	F	*	*	Установка длины данных (DL:8-бит/4-бита), кол-ва строк на дисплее (N:2-строки или 1) и размера символов (F:5×11 точек/5 ×8 точек)	39мс	
Установка адреса CGRAM	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0	Установка адреса CGRAM в счетчик адреса.	39мс	
Установка адреса DDRAM	0	0	1	AC6	AC5	AC4	AC3	AC2	AC1	AC0	Установка адреса DDRAM в счетчик адреса.	39мс	
Чтение флага занятости и адреса	0	1	BF	AC6	AC5	AC4	AC3	AC2	AC1	AC0	Исполняется внутренняя команда или нет, можно определить, Прочитав флаг занятости, можно определить, занят ли контроллер выполнением внутренних операций. Также можно прочесть содержимое счетчика адреса.	Омс	
Записать данные в память	1	0	D7	D6	D5	D4	D3	D2	D1	D0	Запись данных во внутреннюю память (DDRAM/CGRAM).	43мс	
Чтение данных из памяти	1	1	D7	D6	D5	D4	D3	D2	D1	D0	Чтение данных из внутренней памяти (DDRAM/CGRAM).	43µs	

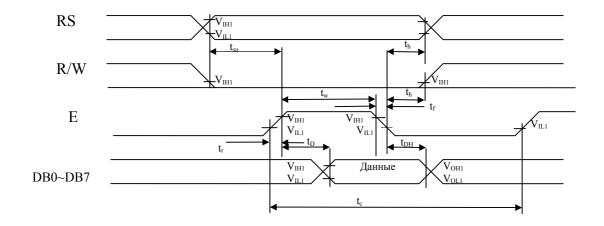
## 12.Временные характеристики

#### 12.1 Запись команды



$$(V_{DD}=4.5V\sim5.5V, Ta=-30\sim+85\Box)$$

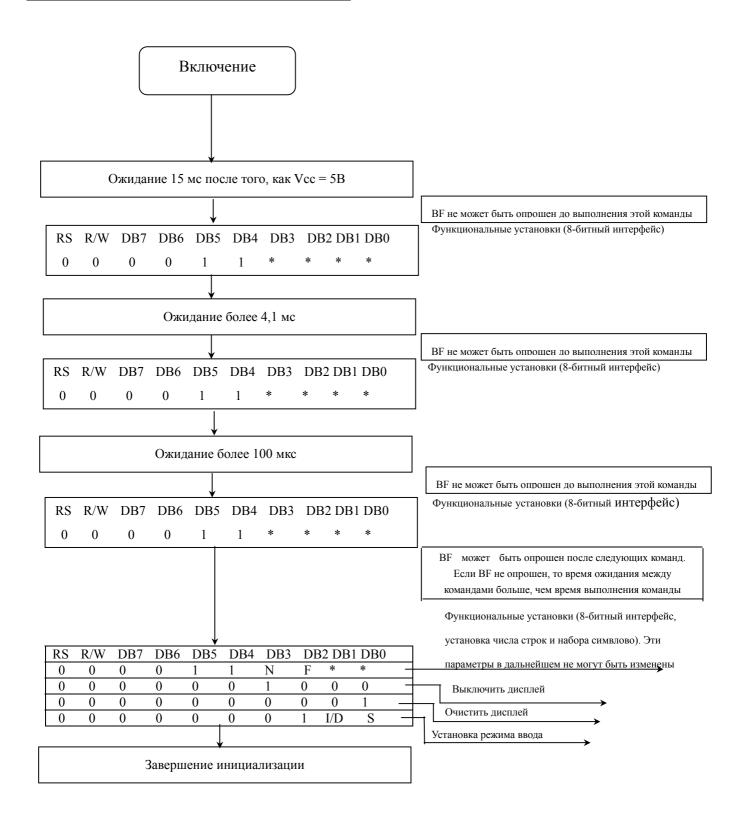
Режим	Характеристика	Обозна чение	Мин	Средн.	Макс.	Единицы
	Е время полного такта	tc	500	*	*	
	Е время нарастания/спада	$t_R, t_F$	*	*	20	
	Е Длительность импульса (высокий, низкий)	tw	230	*	* *	Нс
Режим записи	Время установки сигналов R/W и RS	tsu1	40	*	*	
	Время передачи сигналов R/W and RS	t <sub>H1</sub>	10	*	*	
	Время установки сигнала передачи данных	tsu2	80	*	*	
	Время передачи данных	t <sub>H2</sub>	10	*	*	



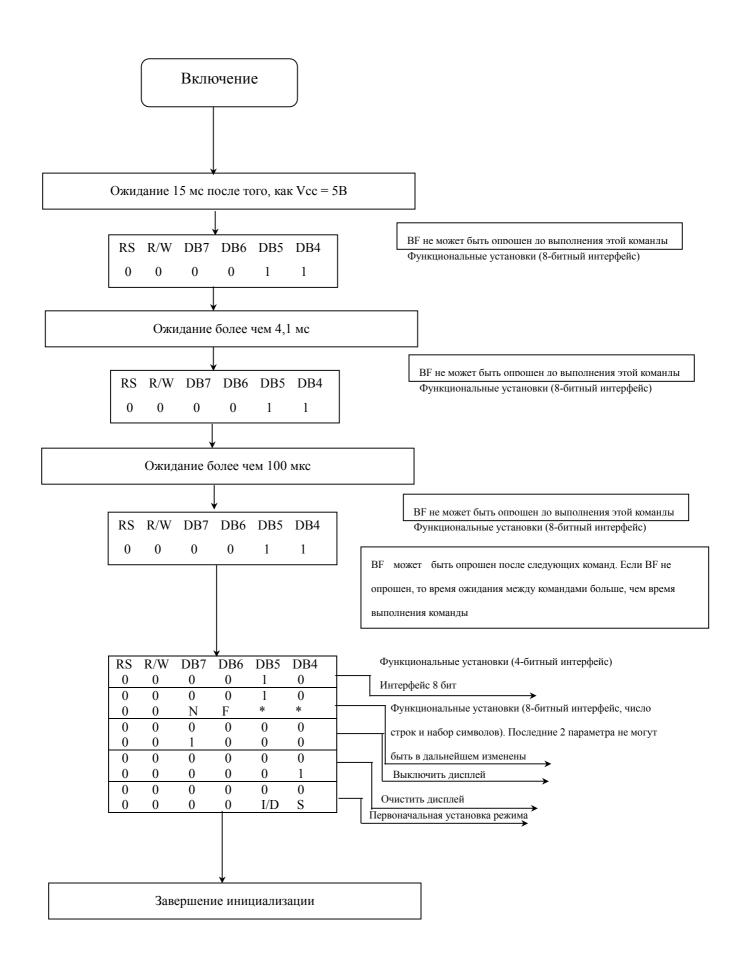
(V<sub>DD</sub>=4.5V~5.5V , Ta=-30~+85
$$\square$$
)

Режим	Характеристика	Обозна чение	Мин.	Средн	Макс.	Единицы
	Е время полного такта	tc	500	*	*	
	Е время нарастания/спада	$t_{\rm R}, t_{\rm F}$	*	*	20	
	E Длительность импульса (высокий, низкий)	tw	230	*	*	
Режим чтения	Время установки сигналов R/W и RS	tsu	40	*	*	нс
чісния	Время передачи сигналов R/W and RS	t <sub>H</sub>	10	*	*	
	Время задержки вывода данных	t <sub>D</sub>	*	*	120	
	Время передачи данных	t <sub>DH</sub>	5	*	*	

### 13.Инициализация LCM



8-битный интерфейс



4-битный интерфейс

## 14.Критерии качества

Внешние критерии для выбора экрана

Номер	Возможные поврежденные элементы	Критерии выбора	Раздел		
		А) В сброшенном состояниии			
		Размер: d мм Допустимое количество в			
		активной области			
		d =0.1 Пренебречь			
		0.1 <d=0.2< td=""><td colspan="3"></td></d=0.2<>			
		0.2 < d=0.3			
		0.3 <d 0<="" td=""><td></td></d>			
1	Точки	Замечание: Включая проколы и поврежденные точки,	Незначительный		
1	Точки	которые должны быть размером в 1пиксель.			
		В)В рабочем состоянии			
		размер: d мм Допустимое количество в			
		активной области			
		d =0.2 Пренебречь			
		0.2 < d=0.5			
		0.5 < d=0.7			
		0.7 <d 0<="" td=""><td></td></d>			
		Размер: d мм Допустимое количество в			
		активной области			
2	Магнитные домены в	d=0.3 Пренебречь	Незначительный		
2	поляризации	0.3 < d=1.0 3	ПСЗначительный		
		1.0 <d=1.5< td=""><td></td></d=1.5<>			
		1.5 <d 0<="" td=""><td></td></d>			
3	Чистка (затирка)	В соответствии с внешними критериями точки. Когда	Незначительный		
3	чистка (затирка)	свет отражается на экране, затирка не будет удачна	незначительныи		
4	Допустимая	Перечисленные дефекты должны располагаться не менее, чем на расстоянии 30 мм друг от друга	Незначительный		
4	интенсивность	псзначительный			
5		Не обращайте внимание на окраску видимой области	Незначительный		
	Окраска	LCD панелей.			
	Окраска	О типе подсветки можно судить только в том случае,			
		если она включена.			

## 15.Информация о подсветке

#### Описание

Параметр	Обозначение	Мин	Средн	Макс	Единицы	Условия теста
Ток питания	ILED	_	130	_	мА	V=4.2B
Напряжение питания	V		4.2	4.6	В	
Обратное напряжение	VR			8	В	
Сила света	IV	10			<b>К</b> д/м <sup>2</sup>	ILED=130mA
Длины волны	λр	_	573		Нм	ILED=130mA
Время функционирования			100000		Час	B□4.6B
Цвет	Желто-зелен	ый		•		

Переведено Ильенковой А. Гр.454