

Universidad Nacional de La Plata
Facultad de Informática

Tesis presentada para obtener el grado de
Magister en Cómputo de Altas Prestaciones

Infraestructura para el Análisis de Rendimiento

Alumno: Andrés More - `amore@hal.famaf.unc.edu.ar`
Director: Dr Fernando G. Tinetti - `fernando@lidi.info.unlp.edu.ar`

Marzo de 2015

Resumen

En el área del cómputo de altas prestaciones las aplicaciones son construidas por especialistas del dominio del problema, no siempre expertos en optimización de rendimiento. Se identifica entonces la necesidad de una infraestructura automática para soportar el análisis de rendimiento.

Este trabajo revisa la construcción de una infraestructura que simplifica el análisis de rendimiento; incluyendo su aplicación mediante casos de estudio como etapa de validación. El objetivo es facilitar la tarea evitando la tediosa recolección de datos relevantes de modo manual, permitiendo más tiempo de experimentación para la optimización propiamente dicha.

En particular, este trabajo contribuye con un generador automático de reportes de rendimiento para aplicaciones de cómputo de altas prestaciones utilizando tecnología *OpenMP* sobre sistemas *GNU/Linux*.

Índice general

1. Introducción	6
1.1. Motivación	6
1.2. Objetivos	6
1.3. Contribuciones	7
1.4. Metodología	7
1.5. Estructura	7
2. Estado del Arte	9
2.1. Análisis de Rendimiento	9
2.1.1. Definición	9
2.1.2. Paralelismo	9
2.1.3. Métricas	12
2.1.4. Técnicas de Análisis	12
2.1.5. Trabajos Relacionados	13
2.2. Herramientas	14
2.2.1. Pruebas de Rendimiento	14
2.2.2. Utilización de las Herramientas	20
2.2.3. Tiempo de Ejecución	21
2.2.4. Perfil de Ejecución Funcional	22
2.2.5. Perfil de Ejecución Asistido por <i>Hardware</i>	24
2.2.6. Reporte de Vectorización	25
3. Descripción del Problema	27
3.1. Análisis de Rendimiento	27
3.1.1. Problemas Usuales	27
3.2. Infraestructura de Soporte	28
3.2.1. Reusabilidad	28
3.2.2. Configurabilidad	28
3.2.3. Portabilidad	28
3.2.4. Extensibilidad	28
3.2.5. Simplicidad	28
4. Propuesta de Solución	29
4.1. Procedimiento	29
4.2. Paso a Paso	30
4.2.1. Pruebas de Referencia	30
4.3. Infraestructura	31
4.4. Teoría de Operación	32

4.4.1.	Arquitectura	32
4.4.2.	Funcionamiento Interno	32
4.5.	Diseño de Alto Nivel	33
4.6.	Diseño de Bajo Nivel	34
4.6.1.	Implementación	35
4.6.2.	Configuración	35
4.7.	Reporte Generado	36
4.7.1.	Consideraciones Generales	36
4.7.2.	Consideraciones Particulares	37
5.	Casos de Aplicación	39
5.1.	Código de Prueba	39
5.1.1.	Multiplicación de Matrices	39
5.1.2.	Transmisión de Calor en 2 Dimensiones	40
5.1.3.	Conjunto de <i>Mandelbrot</i>	40
6.	Conclusiones y Trabajo Futuro	41
6.1.	Conclusiones	41
6.2.	Trabajo Futuro	42
A.	Reporte de Ejemplo	46
A.1.	Multiplicación de Matrices	46
A.2.	Propagación de Calor en 2 Dimensiones	57
A.3.	Mandel	70

Índice de figuras

2.1. Optimización Iterativa	12
2.2. Desviación en una distribución normal [Wikipedia]	13
2.3. Rendimiento Agregado del Top500 [Top500])	16
2.4. Localidad temporal versus espacial en resultados de HPCC	19
2.5. Diagrama Kiviat [Top500]	19
4.1. Procedimiento de Análisis	29
4.2. Diagrama de Secuencia	32
4.3. Diseño de Alto Nivel	33
4.4. Diseño de Bajo Nivel	34

Índice de cuadros

2.1. Mejora Máxima según <i>Amdahl</i>	10
2.2. Mejora Máxima según <i>Gustafson</i>	11
2.3. Benchmarks	14
2.4. Operaciones del Benchmark STREAM	15
2.5. Aplicación Gradual de Herramientas	21

Índice de Listados

1.	Ejecución del Programa	22
2.	Tiempo de Ejecución	22
3.	Compilación con Información de Depuración	23
4.	Perfil de Rendimiento	23
5.	Gráficos de Llamadas	23
6.	Estadísticas de Contadores	24
7.	Perfil de Rendimiento	25
8.	Código Anotado	25
9.	Información de Vectorización	25
10.	Vectorización de Código Recursivo	26
11.	Instalación de HPCC	30
12.	Estabilidad de Resultados	30
13.	Escalamiento de Problema	30
14.	Escalamiento de Cómputo	30
15.	Generación de Perfil de Rendimiento	31
16.	Generación de Perfil de Sistema	31
17.	Información de Vectorización	31
18.	Ayuda de hotspot	35
19.	Configuración de hotspot	36

Capítulo 1

Introducción

Este capítulo introduce el tema bajo estudio, definiendo los objetivos principales, las contribuciones logradas durante la investigación, y detallando la estructura del resto del documento.

1.1. Motivación

En el área de cómputo de altas prestaciones (o *HPC*, por las siglas en inglés de *High Performance Computing*) los desarrolladores son los mismos especialistas del dominio del problema a resolver. Las rutinas más demandantes de cálculo son en su mayoría científicas y su gran complejidad hace posible su correcta implementación sólo por los mismos investigadores. Estas cuestiones resultan en un tiempo reducido de análisis de resultados e impactan directamente en la productividad de los grupos de investigación y desarrollo.

Con mayor impacto que en otras áreas de la computación, el código optimizado correctamente puede ejecutarse órdenes de magnitud mejor que una implementación directa [1]. Además, se utiliza programación en paralelo para obtener una mejor utilización de la capacidad de cómputo disponible; aumentando por lo tanto la complejidad de implementación, depuración y optimización [2].

Frecuentemente el proceso de optimización termina siendo hecho de modo *ad-hoc*, sin conocimiento pleno de las herramientas disponibles y sus capacidades, y sin la utilización de información cuantitativa para dirigir los esfuerzos de optimización. Es incluso frecuente la implementación directa de algoritmos en lugar de la utilización de librerías ya disponibles, optimizadas profundamente y con correctitud comprobada.

1.2. Objetivos

La propuesta principal consiste en el desarrollo de una infraestructura de soporte para el análisis de aplicaciones de cómputo de altas prestaciones. Este trabajo se realiza como extensión al trabajo final *Herramientas para el Soporte de Análisis de Rendimiento* de la Especialización en Cómputo de Altas Prestaciones y Tecnología Grid.

La infraestructura desarrollada implementa un procedimiento de análisis de rendimiento ejecutando pruebas de referencia, herramientas de perfil de rendimiento y graficación de resultados. La infraestructura genera como etapa final un informe detallado que soporta la tarea de optimización con información cuantitativa. El reporte final incluye datos estadísticos de la aplicación y el sistema donde se ejecuta, además de gráficos de desviación de resultados, escalamiento de problema y cómputo, e identificación de cuellos de botella.

1.3. Contribuciones

La siguiente lista enumera las diferentes publicaciones realizadas durante el cursado del magister y el desarrollo de la tesis.

1. Estudio de Multiplicación de Matrices. Reporte Técnico. Realizado como parte del curso *Programación en Clusters* dictado por el Dr *Fernando Tinetti* [1].
2. Artículo *Optimizing Latency in Beowulf Clusters*. HPC Latam 2012 [3].
3. Comparación de Implementaciones de una Operación BLAS. Reporte técnico realizado como parte del curso *Programación GPU de Propósito General* dictado por la Dra *Margarita Amor*.
4. Sección *Intel Cluster Ready* e *Intel Cluster Checker* en el libro *Programming Intel Xeon Phi*. Intel Press. 2013 [4].
5. Reseña del Libro *Intel Xeon Phi Coprocessor High Performance Programming* - JCS&T Vol 13 N 2 Octubre 2013 ¹.
6. Artículo *Lessons Learned from Contrasting BLAS Kernel Implementations* - XIII Workshop Procesamiento Distribuido y Paralelo (WPDP), 2013 [5].

1.4. Metodología

En base al problema y a los objetivos establecidos previamente, la metodología adoptada es la siguiente:

1. Analizar el estado del arte del análisis de rendimiento y las herramientas utilizadas para ello.
2. Formular la solución específica necesaria para simplificar la tarea.
3. Identificar que tipos de gráficos y tablas pueden resumir la información obtenida de modo de facilitar su utilización.
4. Dada una propuesta de procedimiento sistemático de análisis de rendimiento, automatizarlo y analizar potenciales mejoras de utilidad.
5. Aplicar la infraestructura sobre núcleos de cómputo conocidos para poder focalizar los esfuerzos en la mejora del reporte.
6. Documentación de la experiencia

1.5. Estructura

El resto del documento se estructura de la siguiente forma:

¹JCS&T Vol. 13 No. 2

- Capitulo 2: revisa el estado del arte de los temas incluidos.
- Capitulo 3: describe el problema a resolver.
- Capitulo 4: muestra la propuesta de solución.
- Capitulo 5: aplica la solución a casos de estudio.
- Capítulo 6: concluye reflejando los objetivos y proponiendo trabajo futuro.
- Apéndice A: muestra los reportes completos de los casos de aplicación.

Capítulo 2

Estado del Arte

Este capítulo revisa el estado del arte de los temas relevantes a este trabajo.

2.1. Análisis de Rendimiento

Esta sección introduce el concepto de rendimiento y teoría básica sobre su análisis; además revisa las herramientas disponibles para ello.

2.1.1. Definición

El rendimiento se caracteriza por la cantidad de trabajo de cómputo que se logra en comparación con la cantidad de tiempo y los recursos ocupados. El rendimiento debe ser evaluado entonces de forma cuantificable, utilizando alguna métrica en particular de modo de poder comparar relativamente dos sistemas o el comportamiento de un mismo sistema bajo una configuración distinta.

2.1.2. Paralelismo

Una vez obtenida una implementación eficiente, la única alternativa para mejorar el rendimiento es explotar el paralelismo que ofrecen los sistemas de cómputo. Este paralelismo se puede explotar a diferentes niveles, desde instrucciones especiales que ejecutan sobre varios datos a la vez (vectorización), hasta la utilización de múltiples sistemas para distribuir el trabajo.

El cálculo de las mejoras posibles de rendimiento, cómo priorizarlas y la estimación de su límite máximo es una tarea compleja. Para ello existen algunas leyes fundamentales utilizadas durante el análisis de rendimiento.

Ley de Amdahl

La ley de *Amdahl* [6] dimensiona la mejora que puede obtenerse en un sistema de acuerdo a las mejoras logradas en sus componentes. Nos ayuda a establecer un límite máximo de mejora y a estimar cuales pueden ser los resultados de una optimización.

La mejora de un programa utilizando cómputo paralelo está limitado por el tiempo necesario para completar su fracción serial o secuencial. En la mayoría de los casos, el paralelismo sólo impacta notoriamente cuando es utilizado en un pequeño número de procesadores, o cuando se aplica a problemas altamente escalables (denominados *Embarrassingly Parallel Problems* en inglés). Una vez paralelizado un programa, los esfuerzos suelen ser enfocados en cómo minimizar la parte secuencial, algunas veces haciendo más trabajo redundante pero en forma paralela.

Suponiendo que una aplicación requiere de un trabajo serial más un trabajo paralelizable, la ley de *Amdahl* calcula la ganancia (S) mediante la Ecuación 2.1. Donde P es el porcentaje de trabajo hecho en paralelo, $(1 - P)$ es entonces el trabajo en serie o secuencial, y N la cantidad de unidades de cómputo a utilizar.

$$S = \frac{1}{(1 - P) + \frac{P}{N}} \quad (2.1)$$

Esta ley establece que incluso teniendo infinitas unidades de cómputo la ganancia está limitada. La Tabla 2.1 muestra que no importa la cantidad de unidades de procesamiento que sean utilizadas, siempre existe un límite en la práctica.

Tabla 2.1: Mejora Máxima según *Amdahl*

	Porcentaje de Paralelismo						
	0.1	0.3	0.5	0.8	0.9	0.95	
Número de Procesadores	1	1.00	1.00	1.00	1.00	1.00	1.00
	2	1.05	1.14	1.33	1.60	1.82	1.90
	4	1.08	1.23	1.60	2.29	3.08	3.48
	8	1.10	1.28	1.78	2.91	4.71	5.93
	16	1.10	1.31	1.88	3.37	6.40	9.14
	32	1.11	1.32	1.94	3.66	7.80	12.55
	64	1.11	1.33	1.97	3.82	8.77	15.42
	128	1.11	1.33	1.98	3.91	9.34	17.41
	256	1.11	1.33	1.99	3.95	9.66	18.62
	512	1.11	1.33	2.00	3.98	9.83	19.28
	1024	1.11	1.33	2.00	3.99	9.91	19.64
	2048	1.11	1.33	2.00	3.99	9.96	19.82
	4096	1.11	1.33	2.00	4.00	9.98	19.91
	8192	1.11	1.33	2.00	4.00	9.99	19.95
	16384	1.11	1.33	2.00	4.00	9.99	19.98
	32768	1.11	1.33	2.00	4.00	10.00	19.99
	65536	1.11	1.33	2.00	4.00	10.00	19.99

Por ejemplo, en el caso de tener sólo un 10 % de paralelismo en una aplicación, la mejora nunca va a superar 1,1 veces la original. En el caso de tener un 95 % de paralelismo, la mejora no puede ser mayor a 20 veces la original.

En el caso de conocer los tiempos de ejecución para distinto número de procesadores, la porción serial/paralelo puede ser aproximada.

Ley de *Gustafson*

Desde un punto de vista más general, la ley de *Gustafson* [7] (Ecuación 2.2) establece que las aplicaciones que manejan problemas repetitivos con conjuntos de datos similares pueden ser fácilmente paralelizadas. En comparación, la ley anterior no escala el tamaño o resolución de problema cuando se incrementa la potencia de cálculo, es decir asume un tamaño de problema fijo.

$$Speedup(P) = P - \alpha \times (P - 1) \quad (2.2)$$

donde P es el número de unidades de cómputo y α el porcentaje de trabajo paralelizable.

Al aplicar esta ley obtenemos que un problema con datos grandes o repetitivos en cantidades grandes puede ser computado en paralelo muy eficientemente. Nos es útil para determinar el tamaño de problema a utilizar cuando los recursos de cómputo son incrementados. En el mismo tiempo de ejecución, el programa resuelve entonces problemas más grandes.

Tabla 2.2: Mejora Máxima según *Gustafson*

		Porcentaje de Paralelismo					
		0.1	0.25	0.5	0.75	0.9	0.95
Número de Procesadores	1	1	1	1	1	1	1
	2	1	1	2	2	2	2
	4	1	2	3	3	4	4
	8	2	3	5	6	7	8
	16	3	5	9	12	15	15
	32	4	9	17	24	29	30
	64	7	17	33	48	58	61
	128	14	33	65	96	115	122
	256	27	65	129	192	231	243
	512	52	129	257	384	461	486
	1024	103	257	513	768	922	973
	2048	206	513	1025	1536	1843	1946
	4096	411	1025	2049	3072	3687	3891
	8192	820	2049	4097	6144	7373	7782
	16384	1639	4097	8193	12288	14746	15565
	32768	3278	8193	16385	24576	29491	31130
	65536	6555	16385	32769	49152	58983	62259

Similarmente al cuadro anterior, podemos deducir de la Tabla 2.2 que en el caso de un programa con sólo 10 % de paralelismo, al incrementar los recursos 64 veces sólo podemos incrementar el tamaño del problema 7 veces. En el otro extremo, nos estima un incremento de 61 veces en el caso de tener 95 % de paralelismo.

Métrica de *Karp-Flatt*

Esta métrica es utilizada para medir el grado de paralelismo de una aplicación [8]. Su valor nos permite rápidamente dimensionar la mejora posible al aplicar un alto nivel de paralelismo.

Dado un cómputo paralelo con una mejora de rendimiento ψ en P procesadores, donde $P > 1$. La fracción serial *Karp-Flatt* representada con e y calculada según la Ecuación 2.3 es determinada experimentalmente, mientras menor sea e mayor se supone el nivel de paralelismo posible.

$$e = \frac{\frac{1}{\psi} - \frac{1}{p}}{1 - \frac{1}{p}} \quad (2.3)$$

Para un problema de tamaño fijo, la eficiencia típicamente disminuye cuando el número de procesadores aumenta. Se puede entonces proceder a determinar si esta disminución es debida a un paralelismo limitado, a un algoritmo no optimizado o un problema de arquitectura del sistema.

2.1.3. Métricas

Algunos ejemplos de métricas de rendimiento son:

1. El ancho de banda y la latencia mínima de un canal de comunicación, una jerarquía de memorias o de una unidad de almacenamiento.
2. La cantidad de instrucciones, operaciones, datos o trabajo procesado por cierta unidad de tiempo.
3. El rendimiento asociado al costo del equipamiento, incluyendo mantenimiento periódico, personal dedicado y gastos propios del uso cotidiano.
4. El rendimiento por unidad de energía consumida (electricidad).

Un método de medición de rendimiento indirecto consiste en medir el uso de los recursos del sistema mientras se ejerce el mismo con un trabajo dado. Por ejemplo: el nivel de carga de trabajo en el sistema, la cantidad de operaciones realizadas por el sistema operativo o la unidad de procesamiento, la utilización de memoria o archivos temporales e incluso el ancho de banda de red utilizado durante la comunicación.

2.1.4. Técnicas de Análisis

El procedimiento de mejora general usualmente consiste en ciclos iterativos de medir, localizar, optimizar y comparar (Figura 2.1). Es muy importante mantener la disciplina en realizar un cambio a la vez ya que esto asegura resultados reproducibles y convergentes, sin efectos no deseados.

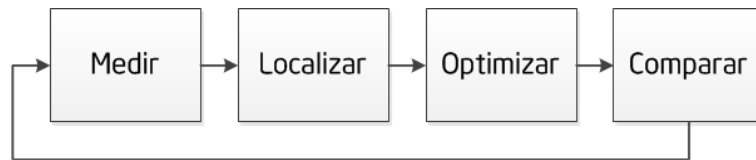


Figura 2.1: Optimización Iterativa

A la hora de tomar decisiones, éstas deben estar basadas en datos concretos, ya que en caso contrario se podría estar trabajando sin llegar a obtener un rédito adecuado.

En el caso de tener problemas de desviación en los resultados medidos, es aconsejable obtener un gran número de muestras y utilizar un valor promedio para asegurarse de evitar errores de medición tanto como sea posible. También es preferible aumentar el tamaño del problema a resolver, o la definición de los resultados, para ejercitar por más tiempo y tener así un resultado más estable. Suponiendo una distribución normal de resultados, se suele controlar que haya menos de 3 desviaciones estandar de diferencia. Se busca que la mayoría de los resultados queden cerca de su promedio, como muestra la Figura 2.2.

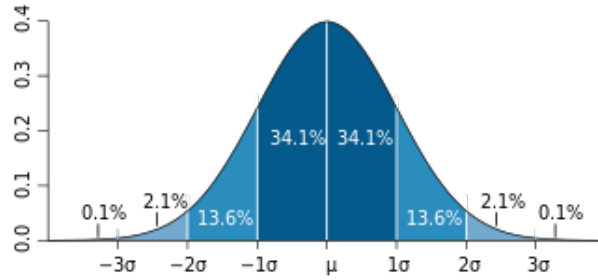


Figura 2.2: Desviación en una distribución normal [Wikipedia]

Los resultados deben también ser correctamente guardados para evitar problemas de datos. Si la configuración del sistema es dinámica entonces la reproducción de resultados es no trivial. En el caso de no tener una configuración de sistema estable en el tiempo, es recomendable siempre ejecutar una versión optimizada contra una versión de referencia en un mismo sistema de cómputo.

Para comparar es recomendable utilizar la media geométrica según la Ecuación 2.4 en lugar de la aritmética [9], ya que permite dimensionar la tendencia central de un valor típico en un conjunto de números. Esto permite reducir el impacto de ruido introducido por una ejecución problemática.

$$G = \sqrt[n]{x_1 \dots x_n} \quad (2.4)$$

La raíz n -ésima de un número (para un n posiblemente muy grande), es una operación ineficiente ya que se implementa con métodos numéricos de aproximación siguiendo el método de *Newton* [10]. En cambio se suele tomar el anti-logaritmo del promedio de los logaritmos de los valores siguiendo la ecuación 2.5.

$$G = 10^{(\log_{10}(x_1) + \dots + \log_{10}(x_n))/n} \quad (2.5)$$

2.1.5. Trabajos Relacionados

Al ser un tema que es relevante en toda disciplina que realice simulaciones computarizadas, existen innumerables trabajos relacionados. Una introducción puede ser consultada en [11]. Una revisión general en [12]. Una propuesta de hacia donde va el estado del arte en [13]. Patrones útiles para ser reusados en [14]. Como capturar la información necesaria en [15]. Un esfuerzo de optimización automática en [16]. Más detalles del estado del arte del análisis del rendimiento en Cómputo de Altas Prestaciones en [17].

2.2. Herramientas

Actualmente existen numerosas y diversas herramientas para el análisis de rendimiento [18]. Estas funcionan a diferentes niveles de abstracción: desde contadores de eventos a nivel de *hardware*, pasando por monitores de recursos dentro del núcleo del sistema operativo, instrumentación de código, y hasta la simple utilización del tiempo de ejecución de una aplicación o la comparación contra un trabajo similar de referencia.

2.2.1. Pruebas de Rendimiento

Para medir el rendimiento se utilizan pruebas de referencia (en inglés, *benchmarks*); éstas pueden ser aplicaciones sintéticas construidas específicamente, o bien aplicaciones del mundo real computando un problema prefijado. Al tener valores de referencia se pueden caracterizar los sistemas de modo de predecir el rendimiento de una aplicación. Los valores a los que se llegan con un *benchmark* suelen ser más prácticos y comparables que los teóricos de acuerdo a condiciones ideales de uso de recursos. También es posible garantizar que el sistema sigue en un mismo estado con el correr del tiempo y después de cambios de configuraciones en *hardware* o *software*.

Las características deseables en un *benchmark* son portabilidad, simplicidad, estabilidad y reproducción de resultados. Esto permite que sean utilizadas para realizar mediciones cuantitativas y así realizar comparaciones de optimizaciones o entre sistemas de cómputo diferentes. También se pide que el tiempo de ejecución sea razonable y que el tamaño del problema sea ajustable para poder mantener su utilidad con el paso del tiempo y el avance de las tecnologías.

A continuación se introducen algunas de las más utilizadas para cómputo de altas prestaciones (listadas en la tabla 2.3), y posteriormente algunos detalles específicos e instancias de sus datos de salida para ser utilizados a manera de ejemplo.

Tabla 2.3: Benchmarks

Benchmark	Componente	Descripción
STREAM	Memoria	Ancho de banda sostenido
Linpack	Procesador	Operaciones de punto flotante
IMB Ping Pong	Red	Latencia/Ancho de banda de red
HPCC	Sistema	Múltiples componentes

Los *benchmarks* pueden ser utilizados para diferentes propósitos. Primero, los valores reportados son usados como referencia para contrastar rendimiento. Segundo, su desviación demuestra que algo ha cambiado en el sistema (por lo tanto su no desviación indica que el sistema sigue saludable). Por último, un *benchmark* sintético implementando el cómputo que uno quiere realizar muestra el rendimiento máximo posible a obtener en la práctica.

STREAM

STREAM [19] es un *benchmark* sintético que mide el ancho de banda de memoria sostenido en MB/s y el rendimiento de computación relativa de algunos vectores simples de cálculo. Se utiliza para dimensionar el ancho de banda de acceso de escritura o lectura a la jerarquía de memoria principal del sistema bajo análisis. Dentro de una misma ejecución de este *benchmark* se ejercitan diferentes operaciones en memoria, listadas en la tabla 2.4.

Tabla 2.4: Operaciones del Benchmark STREAM

Función	Operación	Descripción
copy	$\forall i \ b_i = a_i$	Copia simple
scale	$\forall i \ b_i = c \times a_i$	Multiplicación escalar
add	$\forall i \ c_i = b_i + a_i$	Suma directa
triad	$\forall i \ c_i = b_i + c \times a_i$	Suma y multiplicación escalar

La salida en pantalla muestra entonces los diferentes tiempos conseguidos y la cantidad de información transferida por unidad de tiempo. Como último paso, el programa valida también la solución computada.

```
STREAM version $Revision: 1.2 $
-----
This system uses 8 bytes per DOUBLE PRECISION word.
-----
Array size = 10000000, Offset = 0
Total memory required = 228.9 MB.
Each test is run 10 times, but only the *best* time is used.
-----
Function      Rate (MB/s)    Avg time    Min time    Max time
Copy:         4764.1905    0.0337     0.0336     0.0340
Scale:        4760.2029    0.0338     0.0336     0.0340
Add:          4993.8631    0.0488     0.0481     0.0503
Triad:        5051.5778    0.0488     0.0475     0.0500
-----
Solution Validates
```

La correcta utilización de la jerarquía de la memoria de un sistema de cómputo es una tarea no trivial [20].

Linpack

Linpack [21] es un conjunto de subrutinas *FORTRAN* que resuelven problemas de álgebra lineal como ecuaciones lineales y multiplicación de matrices. High Performance Linpack (HPL) [22] es una versión portable del *benchmark* que incluye el paquete Linpack pero modificado para sistemas de memoria distribuida.

Este *benchmark* es utilizado mundialmente para la comparación de la velocidad de las supercomputadoras en el ranking TOP500 ¹. Un gráfico del TOP500 de los últimos años (Figura 2.3) demuestra claramente la tendencia en crecimiento

¹<http://www.top500.org/>

de rendimiento; también la relación entre el primero, el último y la suma de todos los sistemas en la lista.

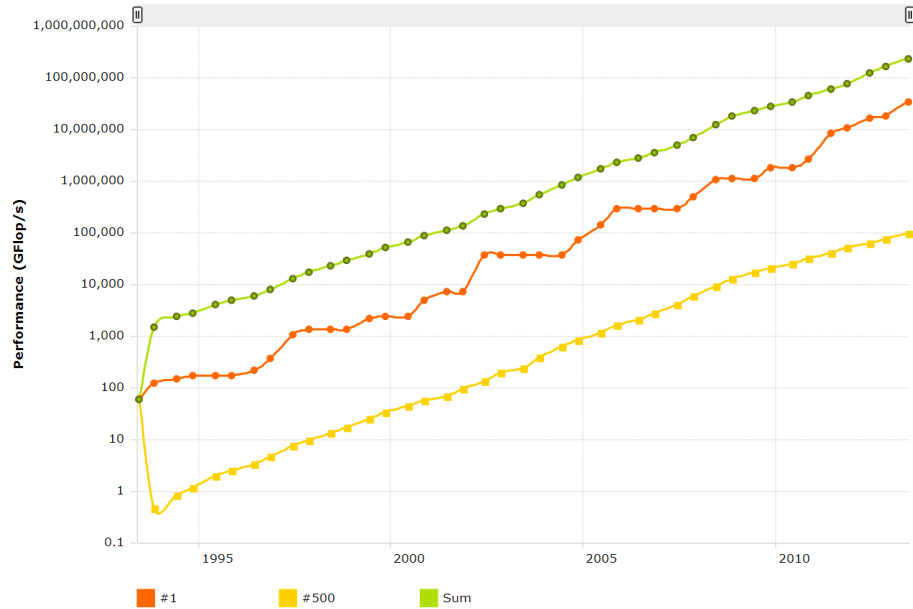


Figura 2.3: Rendimiento Agregado del Top500 [Top500])

Este *benchmark* requiere conocimiento avanzado para una correcta configuración, por ejemplo el tamaño de bloque que se va a utilizar para la distribución de trabajo debe estar directamente relacionado con el tamaño del *cache* de memoria del procesador.

La salida en pantalla resume entonces los datos de entrada y los resultados conseguidos. Como último paso el programa valida que los resultados sean correctos.

```
=====
HPLinpack 2.0 - High-Performance Linpack benchmark - Sep 10, 2008
Written by A. Petit et and R. Clint Whaley
=====

The following parameter values will be used:
N      : 28888
NB     : 168
PMAP   : Row-major process mapping
P      : 4
Q      : 4
PFACT  : Right
NBMIN  : 4
NDIV   : 2
RFACT  : Crout
BCAST  : 1ringM
DEPTH  : 0
SWAP   : Mix (threshold = 64)
```

```

L1      : transposed form
U       : transposed form
EQUIL   : yes
ALIGN   : 8 double precision words
-----
- The matrix A is randomly generated for each test.
- The relative machine precision (eps) is taken to be 1.110223e-16
- Computational tests pass if scaled residuals are less than 16.0

Column=000168 Fraction=0.005 Mflops=133122.97
...
Column=025872 Fraction=0.895 Mflops=98107.60
=====
T/V          N   NB   P   Q          Time          Gflops
WR01C2R4     28888 168   4   4          165.83          9.693e+01
-----
||Ax-b||_oo/(eps*(||A||_oo*||x||_oo+||b||_oo)*N) = 0.0043035 .. PASSED
=====
Finished      1 tests with the following results:
1 tests completed and passed residual checks,
0 tests completed and failed residual checks,
0 tests skipped because of illegal input values.

```

Existe cierta controversia de que no es una buena forma de ejercitar un sistema de cómputo distribuido ya que no implica uso significativo de la red, sólo procesamiento intensivo de aritmética de punto flotante sobre la jerarquía local de memoria.

Intel MPI Benchmarks

Es un conjunto de *benchmarks* cuyo objetivo es ejercitar las funciones más importantes del estándar para librerías de paso de mensajes (MPI, por las siglas de *Message Passing Interface* en inglés) [23]. El más conocido es el popular ping-pong, el cual ejercita la transmisión de mensajes ida y vuelta entre dos nodos de cómputo con diferentes tamaños de mensajes [3].

Para obtener el máximo ancho de banda disponible, se ejercita la comunicación a través de mensajes con datos grandes. Para obtener la mínima latencia, se ejercita la comunicación con mensajes vacíos.

```

# Intel (R) MPI Benchmark Suite V3.1, MPI-1 part
# Date           : Wed Mar  3 10:45:16 2010
# Machine        : x86_64
# System         : Linux
# Release        : 2.6.16.46-0.12-smp
# Version        : #1 SMP Thu May 17 14:00:09 UTC 2007
# MPI Version    : 2.0
# MPI Thread Environment: MPI_THREAD_SINGLE
# Calling sequence was: ../IMB-MPI1 pingpong
# Minimum message length in bytes:  0
# Maximum message length in bytes:  4194304
#

```

```

# MPI_Datatype           :   MPI_BYTE
# MPI_Datatype for reductions :   MPI_FLOAT
# MPI_Op                 :   MPI_SUM
#
# List of Benchmarks to run: PingPong
#-----
# Benchmarking PingPong
# #processes = 2
#-----
#bytes      #repetitions  t[usec]      Mbytes/sec
0           1000          17.13          0.00
1           1000          17.89          0.05
2           1000          17.82          0.11
4           1000          17.95          0.21
...
1048576     40            8993.23      111.19
2097152     20            17919.20     111.61
4194304     10            35766.45     111.84

```

HPC Challenge

El *benchmark* HPC Challenge [24] (HPCC) está compuesto internamente por un conjunto de varios núcleos de cómputo: entre ellos STREAM, HPL, Ping Pong, Transformadas de *Fourier* y otros ejercitando la red de comunicación.

Este benchmark muestra diferentes resultados que son representativos y puestos en consideración de acuerdo al tipo de aplicación en discusión. La mejor máquina depende de la aplicación específica a ejecutar, ya que algunas aplicaciones necesitan mejor ancho de banda de memoria, mejor canal de comunicación, o simplemente la mayor capacidad de cómputo de operaciones flotantes posible.

Una analogía interesante para entender cómo el *benchmark* se relaciona con diferentes núcleos de cómputo se muestra en la Figura 2.4. Por ejemplo al tener un problema que utiliza principalmente acceso a memoria local, se puede suponer que un sistema con buenos resultados de STREAM va ser útil.

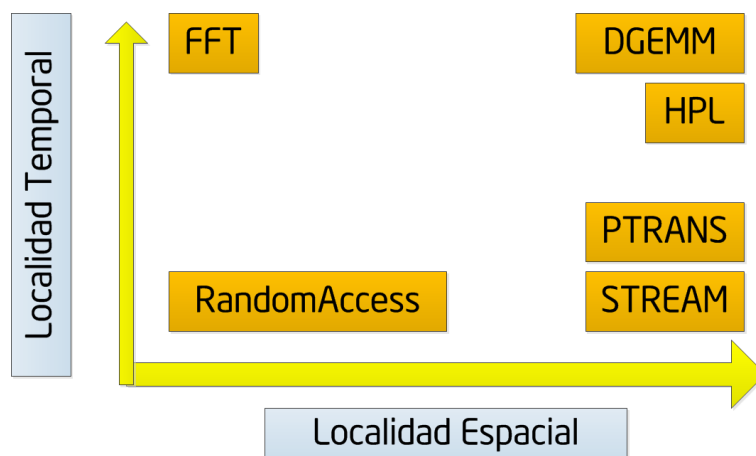


Figura 2.4: Localidad temporal versus espacial en resultados de HPCC

Para una mejor comparación de resultados de HPCC se utilizan diagramas denominados *kiviats*, un ejemplo se muestra en la Figura 2.5. Los resultados están normalizados hacia uno de los sistemas, y se puede identificar mejor rendimiento en FLOPs por poseer mejores DGEMM y HPL en comparación.

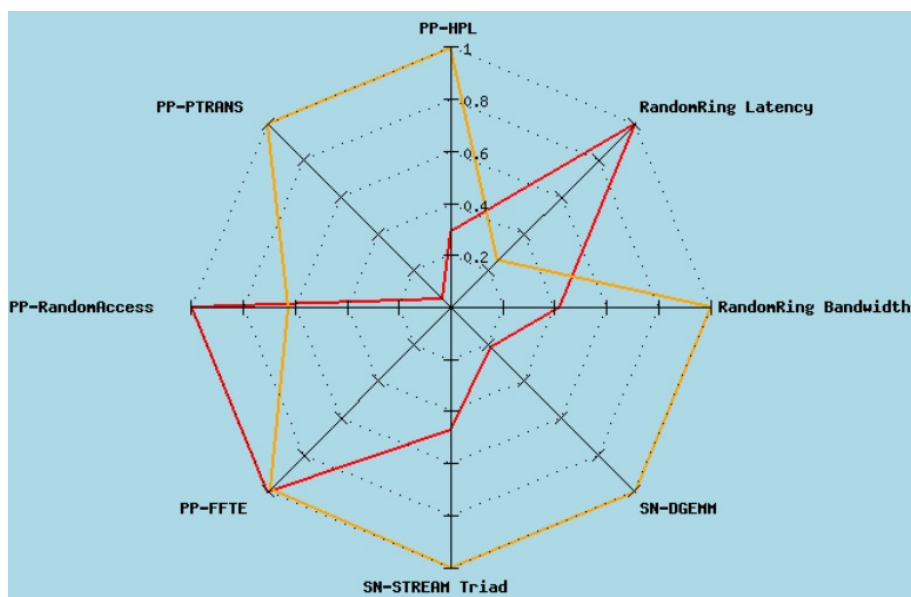


Figura 2.5: Diagrama Kiviat [Top500]

Un ejemplo de la salida que se muestra durante la ejecución se muestra a continuación.

This is the DARPA/DOE HPC Challenge Benchmark version 1.2.0 October 2003
Produced by Jack Dongarra and Piotr Luszczek

Innovative Computing Laboratory
University of Tennessee Knoxville and Oak Ridge National Laboratory

Begin of Summary section.

VersionMajor=1	MPIRandomAccess_ErrorsFraction=0
VersionMinor=2	MPIRandomAccess_ExeUpdates=536870912
LANG=C	MPIRandomAccess_GUPs=0.0176327
Success=1	MPIRandomAccess_TimeBound=-1
CommWorldProcs=3	MPIRandomAccess_Algorithm=0
MPI_Wtick=1.000000e-06	RandomAccess_N=33554432
HPL_Tflops=0.0674008	StarRandomAccess_GUPs=0.0186362
HPL_time=26.3165	SingleRandomAccess_GUPs=0.0184568
HPL_eps=1.11022e-16	STREAM_VectorSize=21332081
HPL_N=13856	STREAM_Threads=8
HPL_NB=64	StarSTREAM_Copy=4.34705
HPL_nprow=1	StarSTREAM_Scale=3.24366
HPL_npcol=3	StarSTREAM_Add=3.41196
HPL_depth=2	StarSTREAM_Triad=3.46198
HPL_nbdiv=2	SingleSTREAM_Copy=4.53628
HPL_nbmin=8	SingleSTREAM_Scale=3.38984
HPL_cpfact=C	SingleSTREAM_Add=3.59073
HPL_crfact=R	SingleSTREAM_Triad=3.65083
HPL_ctop=1	FFT_N=8388608
HPL_order=R	StarFFT_Gflops=2.17339
dweeps=1.110223e-16	SingleFFT_Gflops=2.26806
sweps=5.960464e-08	MPIFFT_N=8388608
HPLMaxProcs=3	MPIFFT_Gflops=1.7043
HPLMinProcs=3	MPIFFT_maxErr=1.77722e-15
DGEMM_N=4618	MPIFFT_Procs=2
StarDGEMM_Gflops=68.9053	MaxPingPongLatency_usec=5.37932
SingleDGEMM_Gflops=70.2692	RandomRingLatency_usec=5.70686
PTRANS_GBs=0.794254	MinPingPongBandwidth_GBytes=0.675574
PTRANS_time=0.479293	NaturalRingBandwidth_GBytes=0.531278
PTRANS_residual=0	RandomRingBandwidth_GBytes=0.529161
PTRANS_n=6928	MinPingPongLatency_usec=5.24521
PTRANS_nb=64	AvgPingPongLatency_usec=5.30978
PTRANS_nprow=1	MaxPingPongBandwidth_GBytes=0.682139
PTRANS_npcol=3	AvgPingPongBandwidth_GBytes=0.678212
MPIRandomAccess_N=134217728	NaturalRingLatency_usec=5.79357
MPIRandomAccess_time=30.4475	FFTEnbk=16
MPIRandomAccess_Check=14.0705	FFTEnp=8
MPIRandomAccess_Errors=0	FFTEl2size=1048576

End of Summary section.
End of HPC Challenge tests.

2.2.2. Utilización de las Herramientas

Se recomienda un proceso de aplicación gradual empezando por herramientas generales de alto nivel que analizan la aplicación como un todo; terminando con herramientas de bajo nivel que proveen detalles complejos de granularidad más fina en partes específicas del código. Esto permite ir analizando el rendimiento sin tener que enfrentar la dificultad de un análisis complejo y extensivo desde un principio. Una lista de las herramientas más conocidas se muestra en la Tabla 2.5.

Tabla 2.5: Aplicación Gradual de Herramientas

Característica	Herramientas
Capacidad del sistema	Benchmark HPCC
Medición de ejecución	<code>time</code> , <code>gettimeofday()</code> , <code>MPI.WTIME()</code>
Perfil de ejecución	profilers: <code>gprof</code> , <code>perf</code>
Comportamiento de la aplicación	profilers: <code>gprof</code> , <code>perf</code>
Comportamiento de librerías	profilers: <code>valgrind</code> , <code>MPI vampir</code> .
Comportamiento del sistema	profilers: <code>oprofile</code> , <code>perf</code>
Vectorización	compilador: <code>gcc</code>
Contadores en <i>hardware</i>	<code>oprofile</code> , <code>PAPI</code> , <code>perf</code>

A grandes rasgos el procedimiento es el siguiente:

1. Se establece una línea de comparación al ejecutar una prueba de rendimiento del sistema, *HPCC* brinda un conjunto de métricas muy completo.
2. Se utilizan herramientas para medir el tiempo de ejecución de la aplicación sobre diferentes escenarios. `time` permite una ejecución directa sin modificación de código, `gettimeofday()` requiere modificación de código pero puede ser utilizados con mayor libertad dentro de la aplicación. En el caso de estar utilizando la librería `MPI`, `MPI.WTime()` y la herramienta `VAMPIR`² proveen soporte específico para análisis de rendimiento.
3. Se dimensiona el comportamiento de la aplicación mediante un perfil de ejecución y un análisis de cuello de botella utilizando `gprof`.
4. Se analiza el comportamiento del sistema ejecutando la aplicación mediante `oprofile`³ o `perf`⁴.
5. Se revisa el reporte del compilador para comprobar que se estén vectorizando los ciclos de cálculo más intensivos.
6. Se analiza el comportamiento de las unidades de cómputo utilizando soporte de *hardware* mediante herramientas como `perf`, `oprofile` y *Performance Application Programming Interface* (`PAPI`)⁵.

2.2.3. Tiempo de Ejecución

Esta sección revisa como medir el tiempo de ejecución global de una aplicación, incluyendo ejemplos.

Tiempo de ejecución global

Para medir el tiempo de ejecución de un comando en consola se utiliza `time(1)`. Aunque rudimentaria, esta simple herramienta no necesita de instrumentación de código y se encuentra disponible en cualquier distribución *GNU/Linux*. El intérprete de comandos tiene su propia versión embebida, sin embargo el del sistema brinda información del uso de otros recursos del sistema, usualmente localizado en `/usr/bin/time`. Un ejemplo se demuestra en el listado 1.

²<http://www.vampir.eu>

³<http://oprofile.sourceforge.net>

⁴<https://perf.wiki.kernel.org>

⁵<http://icl.cs.utk.edu/papi>

Listado 1: Ejecución del Programa

```
1 $ /usr/bin/time -v ./program
2 1
3     Command being timed: "./program"
4     User time (seconds): 0.61
5     System time (seconds): 0.00
6     Percent of CPU this job got: 99%
7     Elapsed (wall clock) time (h:mm:ss or m:ss): 0:00.62
8     Average shared text size (kbytes): 0
9     Average unshared data size (kbytes): 0
10    Average stack size (kbytes): 0
11    Average total size (kbytes): 0
12    Maximum resident set size (kbytes): 4560
13    Average resident set size (kbytes): 0
14    Major (requiring I/O) page faults: 0
15    Minor (reclaiming a frame) page faults: 668
16    Voluntary context switches: 6
17    Involuntary context switches: 2
18    Swaps: 0
19    File system inputs: 0
20    File system outputs: 0
21    Socket messages sent: 0
22    Socket messages received: 0
23    Signals delivered: 0
24    Page size (bytes): 4096
25    Exit status: 0
```

Reloj del sistema

La librería principal de sistema permite acceder a llamadas al sistema operativo para obtener datos precisos del paso del tiempo. Las más utilizadas son `gettimeofday(3)` y `clock(3)`, aunque éste último se comporta de manera especial al utilizar multi-threading ya que suma el tiempo ejecutado en cada unidad de cómputo.

El código en el listado 2 ejemplifica como obtener un número de segundos en una representación de punto flotante de doble precisión, permitiendo una granularidad de medición adecuada.

Listado 2: Tiempo de Ejecución

```
1 double wtime(void)
2 {
3     double sec;
4     struct timeval tv;
5
6     gettimeofday(&tv, NULL);
7     sec = tv.tv_sec + tv.tv_usec/1000000.0;
8     return sec;
9 }
```

2.2.4. Perfil de Ejecución Funcional

Las herramientas denominadas *profilers* extraen el perfil dinámico de una aplicación en tiempo de ejecución. Se instrumenta la aplicación con una opción específica que incluye información de uso de las diferentes partes del programa y los recursos del sistema como por ejemplo procesador y memoria.

La aplicación debe ejecutarse con un conjunto de datos prefijado. El conjunto de datos debe ser representativo y debe también ejercitar la aplicación por una cantidad de tiempo suficiente como para intensificar el uso de los recursos. Los

datos del perfil de una ejecución son luego obtenidos en la forma de un archivo de datos, luego se procede a procesar los datos acumulados con un analizador respectivo.

Provee un perfil plano que consiste en una simple lista de las funciones ejecutadas ordenadas por la cantidad acumulada de tiempo utilizado. También provee el gráfico de llamadas anidadas, que muestra el tiempo utilizado por cada función en llamadas sucesivas. Las funciones recursivas son manejadas de manera especial ya que imposibilitan el armado de relaciones de dependencias.

Ejemplo: gprof

El perfil de ejecución de **gprof** muestra el tiempo individual y el tiempo acumulado en segundos de cada línea de código de la aplicación. Los binarios deben ser compilados con información extra de depuración, en el caso de **gcc**, las opciones necesarias son **-g -pg**. Si **-g** no se encuentra presente entonces no se provee el reporte detallado por línea de ejecución. Esto permite identificar donde se está consumiendo tiempo durante la ejecución. La herramienta también muestra un cuadro de las llamadas entre funciones realizadas por el programa. Esto permite visualizar el esquema de dependencias durante la ejecución.

A continuación en el listado 3 se muestra como realizar la compilación incluyendo información de depuración específica, además de un caso concreto contra una aplicación simulando el juego de la vida [25].

Listado 3: Compilación con Información de Depuración

```
1 $ gcc -g -pg program.c -o program
2 $ ./program
3 $ gprof program
4 ...
```

En el listado 4 se muestra la información de las funciones del programa ordenadas por mayor impacto en el tiempo de ejecución.

Listado 4: Perfil de Rendimiento

```
1 Flat profile:
2 Each sample counts as 0.01 seconds.
3 %cumulative self self total
4 time seconds seconds calls us/call us/call name
5 37.50 0.15 0.15 48000 3.12 3.12 Life::neighbor_count(int , int)
6 ...
```

En el listado 5 se muestra la información del gráfico de llamadas del programa.

Listado 5: Gráficos de Llamadas

```
1 Call graph
2 granularity: each sample hit covers 4 byte(s) for 2.50% of 0.40 seconds
3 index %time self children called name
4      0.02 0.15 12/12 main [2]
5 [1] 42.5 0.02 0.15 12 Life::update(void) [1]
6      0.15 0.00 48000/48000 Life::neighbor_count(int , int) [4]
7 ---
8      0.00      0.17      1/1      _start [3]
9 [2] 42.5      0.00      0.17      1      main [2]
10      0.02      0.15      12/12      Life::update(void) [1]
11      0.00      0.00      12/12      Life::print(void) [13]
12      0.00      0.00      12/12      to_continue(void) [14]
13      0.00      0.00      1/1      instructions(void) [16]
14      0.00      0.00      1/1      Life::initialize(void) [15]
15 ---
```

2.2.5. Perfil de Ejecución Asistido por *Hardware*

Un *profiler* puede utilizar el *hardware* para analizar el uso de los recursos disponibles a nivel de núcleo del sistema operativo. Actúa de forma transparente a nivel global. Utiliza contadores de *hardware* del CPU y además interrupciones de un temporizador cuando no logra detectar soporte específico en *hardware*. Aunque tiene un costo adicional inherente, la sobrecarga es mínima.

Para obtener un perfil de ejecución representativo, usualmente se recomienda detener toda aplicación o servicio no relevante en el sistema. La herramienta de por sí no requiere acceder al código fuente de la aplicación, pero si esta disponible el código correspondiente se muestra anotado con contadores si hay símbolos de depuración en el binario.

Los registros de *hardware* implementando contadores más utilizados son los siguientes:

1. Cantidad total de ciclos de procesador
2. Cantidad total de instrucciones ejecutadas
3. Cantidad de ciclos detenidos por espera de acceso a memoria
4. Cantidad de instrucciones de punto flotante
5. Cantidad de fallos de cache de nivel uno (L1)
6. Cantidad de instrucciones de carga y descarga

En núcleos *Linux* más nuevos que la versión 2.6, en lugar de **oprofile** se recomienda utilizar **perf**. Al estar implementados a nivel de núcleo, éstos evitan las llamadas al sistema y tienen una sobrecarga de un orden de magnitud menor que los *profilers* a nivel de aplicación. Las herramientas propietarias suelen tener acceso a contadores más específicos e incluso programables para funciones determinadas de medición.

Ejemplo: **perf**

A continuación en el listado 6 se demuestra la información provista por **perf** en sus diferentes modos de ejecución: estadísticas de contadores, perfil de sistema y por último perfil de aplicación.

Listado 6: Estadísticas de Contadores

```
1 $ perf stat -B program
2 Performance counter stats for 'program':
3      5,099 cache-misses 0.005 M/sec (scaled from 66.58%)
4      235,384 cache-references 0.246 M/sec (scaled from 66.56%)
5      9,281,660 branch-misses 3.858 % (scaled from 33.50%)
6      240,609,766 branches 251.559 M/sec (scaled from 33.66%)
7      1,403,561,257 instructions 0.679 IPC (scaled from 50.23%)
8      2,066,201,729 cycles 2160.227 M/sec (scaled from 66.67%)
9      217 page-faults 0.000 M/sec
10     3 CPU-migrations 0.000 M/sec
11     83 context-switches 0.000 M/sec
12     956.474238 task-clock-msecs 0.999 CPUs
13     0.957617512 seconds time elapsed
```

En el listado 7 se muestra la salida del perfil de rendimiento. Notar que se incluye incluso la información del comportamiento del núcleo del sistema.

Listado 7: Perfil de Rendimiento

```

1 $ perf record ./mm
2 $ perf report
3 # Events: 1K cycles
4 # Overhead Command Shared Object Symbol
5 28.15% main mm [.] 0xd10b45
6 4.45% swapper [kernel.kallsyms] [k] mwait_idle_with_hints
7 4.26% swapper [kernel.kallsyms] [k] read_hpet
8 ...

```

En el listado 8 se muestra la salida del perfil de código anotado con las instrucciones del ensamblador respectivas.

Listado 8: Código Anotado

```

1 Percent | Source code & Disassembly of program
2 : Disassembly of section .text:
3 : 08048484 <main>:
4 : #include <string.h>
5 : #include <unistd.h>
6 : #include <sys/time.h>
7 :
8 : int main(int argc, char **argv)
9 : {
10 0.00: 8048484: 55 push %ebp
11 0.00: 8048485: 89 e5 mov %esp,%ebp
12 ...
13 0.00: 8048530: eb 0b jmp 804853d <main+0xb9>
14 : count++;
15 14.22: 8048532: 8b 44 24 2c mov 0x2c(%esp),%eax
16 0.00: 8048536: 83 c0 01 add $0x1,%eax
17 14.78: 8048539: 89 44 24 2c mov %eax,0x2c(%esp)
18 : memcpy(&tv_end, &tv_now, sizeof(tv_now));
19 : tv_end.tv_sec += strtol(argv[1], NULL, 10);
20 : while (tv_now.tv_sec < tv_end.tv_sec ||
21 : tv_now.tv_usec < tv_end.tv_usec) {
22 : count = 0;
23 : while (count < 100000000UL)
24 14.78: 804853d: 8b 44 24 2c mov 0x2c(%esp),%eax
25 56.23: 8048541: 3d ff e0 f5 05 cmp $0x5f5e0ff,%eax
26 0.00: 8048546: 76 ea jbe 8048532 <main+0xae>
27 ...

```

Este punto de análisis requiere conocimiento avanzado de como funciona el CPU utilizado, su acceso a memoria y los costos de las diferentes instrucciones soportadas. Una fuente de consulta debe incluir conceptos generales de arquitectura de procesadores [26] e información de los fabricantes [27].

2.2.6. Reporte de Vectorización

Una herramienta de bajo nivel para analizar rendimiento es el mismo compilador que debería estar vectorizando los ciclos de cómputo intensivo. Esto es muy útil para detectar si los cuellos de botella ya se encuentran optimizados o no.

Por ejemplo, GCC provee opciones específicas que deben ser provistas para mostrar el reporte. En el listado 9 se muestra la información incluida.

Listado 9: Información de Vectorización

```

1 $ gcc -c -O3 -ftree-vectorizer-verbose=1 ex.c
2 ex.c:7: note: LOOP VECTORIZED.
3 ex.c:3: note: vectorized 1 loops in function.
4 $ gcc -c -O3 -ftree-vectorizer-verbose=2 ex.c
5 ex.c:10: note: not vectorized: complicated access pattern.
6 ex.c:10: note: not vectorized: complicated access pattern.
7 ex.c:7: note: LOOP VECTORIZED.

```

```
8 | ex.c:3: note: vectorized 1 loops in function.
9 | $ gcc -c -O3 -fdump-tree-vect-details ex.c
10 | ...
```

En el caso de existir código recursivo, podemos comprobar que no suele estar soportado por los compiladores actuales. La información de vectorización sobre un código que posee recursividad se muestra en el listado 10

Listado 10: Vectorización de Código Recursivo

```
1 | $ gcc -Wall -Wextra -O3 -ftree-vectorizer-verbose=4 -g queen.c
2 | queen.c:22: note: vectorized 0 loops in function.
3 | queen.c:35: note: vectorized 0 loops in function.
```

Capítulo 3

Descripción del Problema

Este capítulo introduce el problema a resolver.

3.1. Análisis de Rendimiento

Este trabajo trata de simplificar la tarea de análisis de rendimiento.

El problema concreto sobre el que se trabaja es poseer automatización para ahorrar esfuerzo y minimizar el nivel de conocimiento requerido durante el desarrollo de aplicaciones de cómputo de altas prestaciones.

3.1.1. Problemas Usuales

Interacción Humana

La interacción humana siempre es fuente de errores involuntarios, además de malgastar el tiempo de un investigador o desarrollador en tareas factibles de ser automatizadas. Usualmente una persona es requerida para ejecutar los programas, tabular los resultados y generar gráficos para su resumen.

El análisis de rendimiento requiere de una disciplina absoluta. Una de las tareas más demandantes de tiempo es la ejecución de un programa bajo distintas configuraciones para entender su comportamiento.

Manejo de Herramientas

El aprendizaje del correcto uso y aplicación de las herramientas demanda valioso tiempo. Sin embargo las herramientas adecuadas permiten extraer información de rendimiento de mayor granularidad y calidad de la información, posibilitando tomar una mejor decisión a la hora de focalizar los esfuerzos de optimización.

El análisis requiere el correcto uso de matemática estadística para promediar resultados, descartar ejecuciones problemáticas y establecer límites en las mejoras. Es frecuente la utilización de una hoja de cálculo para centralizar los cálculos una vez tabulados los tiempos de ejecución y demás métricas de rendimiento.

Optimización Temprana

La optimización temprana sin tener en cuenta datos cuantitativos puede implicar que un esfuerzo importante no tenga impacto alguno en el resultado global del tiempo de ejecución de un programa.

3.2. Infraestructura de Soporte

Los siguientes requerimientos son los necesarios para una infraestructura de análisis de rendimiento.

3.2.1. Reusabilidad

La infraestructura debe ser aplicable a un gran rango de programas, no requiriendo su modificación. Su instalación solo debe depender de la existencia previa de las mismas herramientas que un usuario podría ejecutar para obtener información relacionada al rendimiento de un programa. La infraestructura debe ser eficiente, no debe requerir ejecutar pruebas largas y tediosas cuando la información puede ser reusada.

3.2.2. Configurabilidad

La aplicación de las herramientas debe ser configurable en su totalidad mediante un archivo de configuración. Los parámetros a configurar deberían incluir entre otros: la forma de compilar y ejecutar un programa, el rango de valores de entrada, el número de repeticiones de las diferentes ejecuciones del programa.

3.2.3. Portabilidad

La infraestructura debe ser implementada con un lenguaje portable, de ser posible basado en código abierto de forma que pueda ser revisada fácilmente por los usuarios para incluir nuevas fuentes de información o cambiar la forma en que las herramientas base son utilizadas.

3.2.4. Extensibilidad

La infraestructura debe poseer un diseño de fácil extensión, la incorporación de nuevas herramientas, gráficos o secciones dentro de un reporte debe ser una tarea trivial asumiendo que ya se conoce la forma manual de obtener la información requerida para ello.

3.2.5. Simplicidad

La infraestructura debe reutilizar las mismas herramientas disponibles en el sistema, de tal forma el usuario puede continuar el análisis de forma directa. También debe generar archivos de soporte con la información pura de los comandos ejecutados y su salida sin depurar. Debe ser posible completar un reporte entre un día de trabajo y otro sin la interacción con un usuario.

Capítulo 4

Propuesta de Solución

Este capítulo muestra la propuesta de solución, incluyendo el diseño de la misma a diferentes niveles.

4.1. Procedimiento

La Figura 4.1 muestra a grandes rasgos las etapas del proceso a automatizar.



Figura 4.1: Procedimiento de Análisis

Primero se establece una línea base de rendimiento del sistema utilizando pruebas de rendimiento conocidas. Luego se procede a trabajar en etapas iterativas asegurando en cada paso la estabilidad de los resultados, revisando la utilización de recursos y utilizando un perfil de ejecución para encontrar un punto de enfoque. Luego de optimizar y comprobar la mejora, se vuelve a empezar el ciclo.

4.2. Paso a Paso

A continuación se muestran los pasos a realizar, junto con preguntas que guían el análisis de rendimiento de una aplicación. La infraestructura solo implementa los pasos específicos de ejecución de herramientas para la recolección de información.

4.2.1. Pruebas de Referencia

1. Ejecutar pruebas de rendimiento sobre el sistema a utilizar para poder entender sus capacidades máximas en contraste con las teóricas.

Listado 11: Instalación de HPCC

```
1 $ sudo apt-get install hpcc
2 $ mpirun -n 'grep -c proc /proc/cpuinfo' ./hpcc
3 $ cat hpccoutf.txt
```

- a) ¿Los resultados reflejan las capacidades esperadas del sistema?
 - b) ¿Los FLOPS se aproximan al rendimiento de un sistema similar?
 - c) ¿El rendimiento es $CORES \times CLOCK \times FLOPS/CYCLE$?
 - d) ¿La latencia y ancho de banda de la memoria es la esperada?
2. Comprobar variación de resultados para conocer la estabilidad de los mismos. La desviación estándar debe ser menor a 3 sigmas.
 3. Establecer cual es el promedio geométrico a usar como referencia para comparaciones futuras.

Listado 12: Estabilidad de Resultados

```
1 $ for i in 'seq 1 32'; do /usr/bin/time -v ./program >> time.csv;
   done
```

- a) ¿Son los resultados estables?
 - b) ¿La desviación estándar es menor que 3?
 - c) ¿Cuál es el promedio geométrico para comparaciones futuras?
 - d) ¿Es necesario incrementar el problema para mejorar la desviación?
 - e) ¿Es posible reducir el tiempo sin afectar la desviación?
4. Escalar el problema para dimensionar la cantidad de trabajo según el tamaño del problema.

Listado 13: Escalamiento de Problema

```
1 $ for size in 'seq 1024 1024 10240'; do /usr/bin/time -v ./program
   $size >> size.log; done
```

- a) ¿Cuál es la relación entre el tiempo de las diferentes ejecuciones?
 - b) ¿Es la incremento del tiempo de ejecución lineal o constante?
5. Escalar cómputo para luego calcular límite de mejoras con *Amdalah* y *Gustafson*.

Listado 14: Escalamiento de Cómputo

```
1 $ for threads in 'grep -c proc /proc/cpuinfo | xargs seq 1'; do
   OMP_NUM_THREADS=$threads ./program >> threads.log; done
```


- a) ¿Cuál es la relación entre el tiempo de las diferentes ejecuciones?
 - b) ¿Es la relación lineal o constante?
 - c) ¿Qué porcentaje de la aplicación se estima paralelo?
 - d) ¿Cual es la mejora máxima posible?
6. Generar el perfil de llamadas a funciones dentro de la aplicación para revisar el diseño de la misma y los posibles cuellos de botella a resolver.

Listado 15: Generación de Perfil de Rendimiento

```

1 $ gcc -g -pg program.c -o program
2 $ ./program
3 ...
4 $ gprof --flat-profile --graph --annotated-source app
5 ...

```

- a) ¿Cómo está diseñada la aplicación?
 - b) ¿Que dependencias en librerías externas tiene?
 - c) ¿Implementa algún núcleo de cómputo conocido encuadrado dentro de librerías optimizadas como BLAS?
 - d) ¿En que archivos, funciones y líneas se concentra la mayor cantidad de tiempo de cómputo?
7. Utilizar el profiler a nivel de sistema

Listado 16: Generación de Perfil de Sistema

```

1 $ prof stat ./program
2 $ prof record ./program
3 $ prof report

```

- a) ¿Cómo se comporta el sistema durante la ejecución de la aplicación?
 - b) ¿Son las métricas de contadores de *hardware* las esperadas?
 - c) ¿Es la aplicación la gran concentradora de los recursos disponibles?
 - d) ¿Qué instrucciones de *hardware* son las mayormente utilizadas?
8. Comprobar vectorizaciones

Listado 17: Información de Vectorización

```

1 $ gcc -Wall -Wextra -O3 --report-loop

```

- a) ¿Hay ciclos que no pueden ser automáticamente vectorizados?
- b) ¿Pueden los ciclos no optimizados ser modificados?

4.3. Infraestructura

El procedimiento anterior se implementó como una infraestructura automática de generacion de reportes de rendimiento denominada **hotspot**¹.

La automatización se comporta del mismo modo que un usuario realizando un procedimiento sistemático de analisis de rendimiento. Es decir que ejecuta utilizades del sistema como **gcc**, **make**, **prof**, **gprof**, **pidstat** para obtener la información relevante. *Latex* se utiliza para la generación del reporte final.

¹El proyecto **hotspot** está disponible en <https://github.com/moreandres/hotspot>

Las limitaciones *a-priori* que posee la infraestructura son en materia de portabilidad y aplicación. Por el lado de la portabilidad, solo se soportan sistemas *GNU/Linux recientes*, siendo necesarias el conjunto de utilidades de soporte especificadas anteriormente. Por el lado de la aplicación, solo se soportan programan utilizando tecnología *OpenMP*.

4.4. Teoría de Operación

Esta sección detalla el funcionamiento de la infraestructura relacionando los componentes.

4.4.1. Arquitectura

A grandes rasgos el usuario utiliza la infraestructura para analizar un programa. La infraestructura ejerce el programa múltiples veces hasta obtener la información necesaria para generar un reporte resumiendo los resultados.

La interacción con la infraestructura se detalla en la Figura 4.2 a continuación.

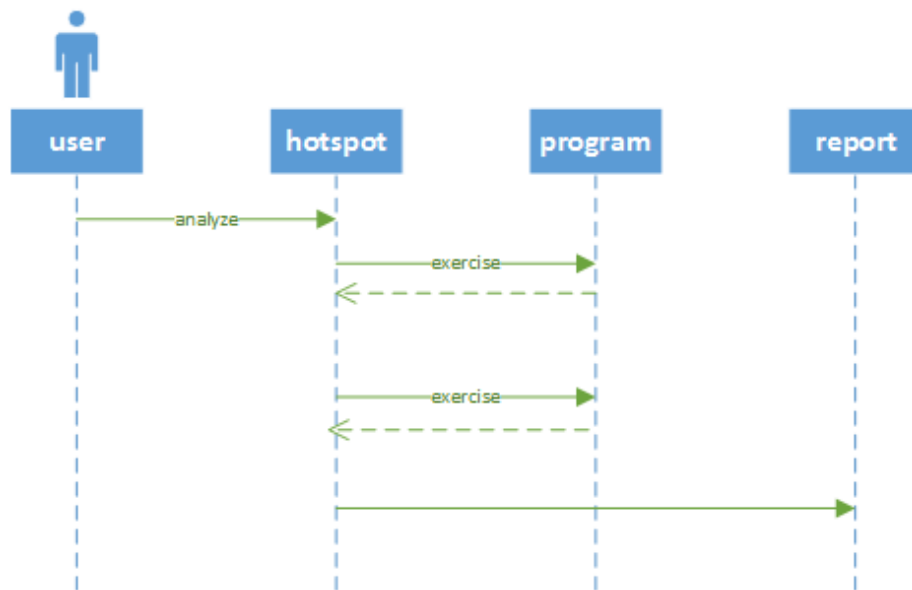


Figura 4.2: Diagrama de Secuencia

4.4.2. Funcionamiento Interno

Se utiliza un directorio escondido dentro de la carpeta que contiene la aplicación y se guardan en sub-directorios por fecha y hora las diferentes ejecuciones. Esta información puede ser usada para una comparación histórica de resultados.

Inicialmente se ejecuta la aplicación múltiples veces para validar que los resultados poseen una desviación saludable. Se resume esta información con un

histograma y se hace una aproximación a una distribución de resultados normales como comparación. Se toma como referencia la media geométrica de los resultados. La primer ejecución se descarta.

Se ejercita la aplicación dentro del rango de tamaño del problema especificado, por cada punto en el rango se ejecuta múltiples veces para luego tomar un promedio. Se grafican los resultados en un gráfico de escalamiento donde se sobrepone una curva ideal suponiendo que un problema del doble de tamaño va a necesitar el doble de tiempo de cómputo.

Se detecta cuantas unidades de procesamiento hay en el sistema y se realizan pruebas utilizando más unidades incrementalmente. Se utiliza una y luego se itera hasta utilizar todas, se ejecuta múltiples veces la aplicación y se promedia el resultado. También se sobrepone una curva ideal suponiendo escalamiento ideal como en el caso anterior.

Utilizando la información anterior, se calcula el porcentaje de ejecución en serie y en paralelo. Con esta información se calculan también los límites según leyes de *Amdalah* y *Gustafson* para los procesadores disponibles y para un número grande como para visualizar el caso de poseer infinitas unidades de cómputo.

Se recompila la aplicación con información extra de depuración y se obtiene información del perfil de ejecución. Se detallan las funciones, las líneas de código y el *assembler* implementado por las mismas.

4.5. Diseño de Alto Nivel

El diseño de la infraestructura refleja la interacción manual con el sistema. Se depende de la presencia de herramientas de línea de comando, del programa a analizar en particular, y de \LaTeX . Esto se resume en la Figura 4.3

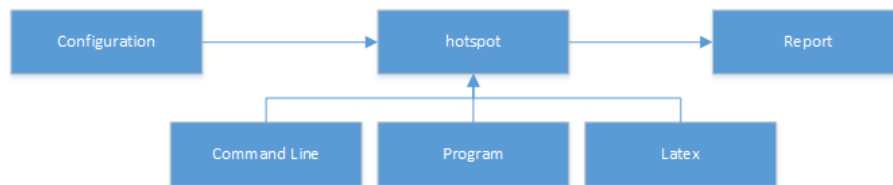


Figura 4.3: Diseño de Alto Nivel

1. **Configuración:** el componente lee información de configuración y la deja disponible para los demás componentes.
2. **Reporte:** el componente guarda valores de variables que luego utiliza para generar el reporte final.
3. **Infraestructura:** este componente utiliza información de configuración para generar ejecutar el programa y generar un reporte con los resultados.

La siguiente sección revisa más en detalle como la infraestructura está compuesta internamente.

4.6. Diseño de Bajo Nivel

La infraestructura se implementa mediante una jerarquía de clases bastante simple, siendo fácil de extender de ser necesario. Las diferentes clases disponibles se muestran en la Figura 4.4.

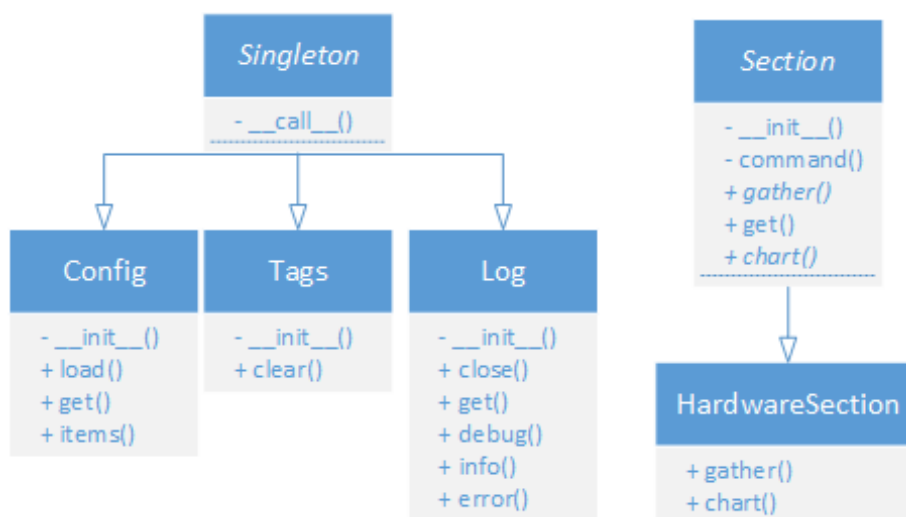


Figura 4.4: Diseño de Bajo Nivel

Aunque solo se incluye *HardwareSection* como ejemplo, existe un objeto sección por cada sección dentro del reporte.

A continuación se listan la totalidad de las clases junto con una descripción de las mismas.

1. *Singleton*: Patrón de Instancia Única. Es utilizado por otras clases para garantizar que solo existe una instancia única.
2. *Tags*: Almacenamiento de Palabras Clave. Es utilizado para guardar palabras clave que son utilizadas para generar el reporte.
3. *Log*: Generador de Mensajes. Es utilizado para estructurar los mensajes durante la ejecución.
4. *Config*: Administración de la Configuración. Es utilizado para leer y consultar la configuración.
5. *Section*: Sección del Reporte. Es utilizado como base de otras secciones.
6. *HardwareSection*: Descripción del *Hardware*. Es utilizado para obtener información del *hardware* disponible.
7. *ProgramSection*: Detalles sobre el Programa. Es utilizado para obtener información del programa a analizar.
8. *SoftwareSection*: Descripción del *Software*. Es utilizado para obtener información del *software* disponible.
9. *SanitySection*: Chequeo Base. Es utilizado para comprobaciones básicas del programa.
10. *BenchmarkSection*: Pruebas de Rendimiento. Es utilizada para obtener información de rendimiento.

11. *WorkloadSection*: Caso de Prueba. Es utilizada para obtener información del caso de prueba.
12. *ScalingSection*: Escalamiento de Problema. Es utilizada para entender como escala el tamaño del problema.
13. *ThreadsSection*: Hilos. Es utilizada para entender como escalan las unidades de cómputo.
14. *OptimizationSection*: Optimización. Es utilizada para entender el efecto de los diferentes niveles de optimización del compilador.
15. *ProfileSection*: Sección sobre el Perfil de Rendimiento. Permite entender en que partes del programa se invierte el tiempo de ejecución.
16. *ResourcesSection*: Utilización de Recursos. Permite entender como se utilizan los recursos del sistema.
17. *AnnotatedSection*: Código Anotado. Incluye código ensamblador de los cuellos de botella.
18. *VectorizationSection*: Vectorización de Ciclos. Es utilizado para entender cuales ciclos fueron vectorizados o no.
19. *CountersSection*, Información de Contadores de *Hardware*. Es utilizado para resumir la información de los contadores de *hardware*.
20. *ConfigSection*, Configuración. Es utilizado para revisar la configuración del análisis.

4.6.1. Implementación

La implementación se desarrolló sobre una plataforma *GNU/Linux*, utilizando la distribución Ubuntu 14.04.1 LTS. El lenguaje utilizado Python 2.7.6, publicado en *Python Software Foundation Package Index* como *hotspot* versión 0.3. El repositorio de código también se encuentra disponible ². La licencia del código fuente es GPLv2. Se reutilizan librerías como `matplotlib.pyplot` [28] y `numpy` [29] para graficar los resultados obtenidos durante las pruebas de rendimiento.

4.6.2. Configuración

El listado 18 muestra la pantalla de ayuda de la infraestructura. La herramienta de línea de comando toma como parámetro principal un archivo de configuración donde se describen las características del programa a analizar.

Listado 18: Ayuda de **hotspot**

```

1 $ hotspot --help
2 usage: hotspot [-h] [-v] [--config CONFIG] [--debug]
3
4 Generate performance report for OpenMP programs.
5
6 optional arguments:
7   -h, --help            show this help message and exit
8   -v, --version         show program's version number and exit
9   --config CONFIG, -c CONFIG
10                        path to configuration
11   --debug, -d          enable verbose logging
12
13 Check https://github.com/moreandres/hotspot for details.
14 $ hotspot

```

²<https://github.com/moreandres/hotspot>

Entre las características necesarias se incluye la forma de compilar la aplicación, ya que para algunos pasos de análisis se necesita incorporar información extra de depuración. El archivo de configuración también permite la definición de tareas como configuración y ejecución del programa con parámetros específicos de tamaño o resolución del problema de entrada. Otro parámetro necesario es el rango de tamaños de problema a utilizar durante las ejecuciones, definidos como una secuencia de formato compatible con la herramienta *Unix seq*³.

El archivo de configuración requerido se muestra en el listado 19.

Listado 19: Configuración de **hotspot**

```

1  # hotspot configuration file
2
3  [hotspot]
4  # python format method is used to pass parameters
5
6  # range is a seq-like definition for problem size
7  range=1024,2048,256
8
9  # cflags are the compiler flags to use when building
10 cflags=-O3 -Wall -Wextra
11
12 # build is the command used to build the program
13 build=CFLAGS='{0}' make
14
15 # clean is the cleanup command to execute
16 clean=make clean
17
18 # run is the program execution command
19 run=OMP_NUM_THREADS={0} N={1} ./{2}
20
21 # count is the number of runs used to check for workload stabilization
22 count=16

```

4.7. Reporte Generado

A continuación se explica el contenido de cada sección del reporte generado en particular. En el Apéndice A se adjuntan ejemplos utilizando núcleos de cómputo conocidos.

4.7.1. Consideraciones Generales

Las consideraciones generales tenidas en cuenta en todas las secciones fueron las siguientes:

Formato portable similar a un artículo de investigación: Esto resulta en un documento que cualquiera puede consultar, con un formato familiar.

Hipervínculos a archivos con la información pura: Esto permite que al identificar algún punto interesante, se pueda consultar la información tal como fue producida por la herramienta en cuestión.

Explicación breve del objetivo de la sección y/o gráficos: Esto permite entender rápidamente la información de cada sección.

³<http://man.cat-v.org/unix.8th/1/seq>

Inclusión de líneas de tendencia y comportamiento ideal en gráficos:

Esto permite una rápida comparación con el escenario ideal.

Referencias a material de consulta: Esto permite ahondar en detalles en caso de ser necesario.

Utilización del inglés: Esto permite compartir los resultados fácilmente entre grupos de trabajos distribuidos en el mundo.

4.7.2. Consideraciones Particulares

Resumen

El resumen incluido en la primer página introduce el reporte junto con información sobre la infraestructura utilizada y la ubicación de la información de ejecución.

Contenido

Contiene un índice de secciones en formato reducido de dos columnas con hipervínculos, de modo de facilitar la búsqueda rápida de la información.

Programa

Se incluyen detalles sobre el programa bajo análisis. Esto permite recordar la versión del programa, la fecha y hora exacta del análisis, y los parámetros de entrada utilizados.

Capacidad del Sistema

Se incluyen detalles sobre la configuración de *hardware* y *software* del sistema. Esto permite comparar los resultados contra sistemas similares, o validar que una distinta configuración impacta o no en la ejecución del programa.

Además se incluye información de referencia obtenida de la prueba de rendimiento *HPCC*. Esto permite rápidamente entender las capacidades del sistema en núcleos de cómputo conocidos.

Carga de Trabajo

Se incluye información sobre el caso de prueba ejecutado. Se detalla el tamaño del mismo en memoria y la composición de sus estructuras ya que esto impacta directamente sobre la utilización de la jerarquía de memoria del sistema.

Se incluye también un resumen estadístico de la estabilidad del caso de prueba luego de repetirlo varias veces. Un histograma muestra la distribución de los resultados y el promedio geométrico resultante a ser utilizado como línea base.

También se incluye un gráfico demostrando los tiempos de ejecución del caso de prueba bajo diferentes niveles de optimización en el compilador. Esto permite entender el grado de optimización que ya posee un programa en materia de vectorización.

Escalabilidad

Se incluyen gráficos resumiendo la escalabilidad del programa al aumento el tamaño del problema y también por separado la cantidad de unidades de cómputo. Esto permite entender el grado de optimización del programa.

Se estima la proporción paralelo/lineal del programa, y junto con ellas se calculan mejoras teóricas máximas bajo las leyes de *Amdalah* y *Gustafson*. Este dato es importante para entender el tope de mejora posible.

Perfil de Ejecución

Se incluye información sobre las funciones y líneas de código más usadas del programa durante su ejecución. Esto nos focaliza explícitamente los futuros esfuerzos de optimización, ya que garantiza un alto impacto global.

Se incluyen gráficos sobre el uso de los recursos del sistema durante una ejecución del programa. Incluyendo utilización de CPU, memoria y lectura/escritura de disco.

Se listan también cuellos de botella, junto con el código de ensamblador respectivo. Esta valiosa información nos permite entender que tipo de instrucciones se están utilizando para llevar a cabo el trabajo más intenso del programa.

Bajo Nivel

Se incluye el reporte de vectorización emitido por el compilador. Nos permite comprobar si todos los ciclos dentro del código fuente están siendo vectorizados. En caso negativo, se muestra información relevante de la razón.

Se incluye además el reporte de contadores de *hardware* relacionados con el rendimiento de la unidad de procesamiento. Aunque requiere un entendimiento avanzado de la arquitectura del sistema [26], muchos problemas pueden ser identificados con esta información.

Referencias

Se incluye una lista de publicaciones relacionadas, las cuales son referenciadas en las secciones anteriores. Esto permite a los usuarios del reporte conocer más de los puntos relevantes de cada sección si así lo desean.

Capítulo 5

Casos de Aplicación

Este capítulo contiene casos de estudio mostrando los resultados de aplicar la infraestructura desarrollada a aplicaciones de cómputo de alto rendimiento conocidas.

5.1. Código de Prueba

Esta sección incluye los resultados obtenidos al aplicar la infraestructura a núcleos de cómputo de prueba.

5.1.1. Multiplicación de Matrices

La multiplicación de matrices es una operación fundamental en múltiples campos de aplicación científica como la resolución de ecuaciones lineales y la representación de grafos y espacios dimensionales. Por ello existe abundante material sobre el tema. Tomando como ejemplo una implementación utilizando OpenMP¹.

El reporte de rendimiento nos demuestra lo siguiente:

1. El caso de prueba es muy estable, con una desviación estandar mucho menor a 1.
2. Las optimizaciones que realiza el compilador demuestran un impacto importante en el tiempo de ejecución.
3. Los tiempos de ejecución al escalar el problema descubren un pico que posiblemente implique un error de implementación de algoritmo.
4. Los tiempos de ejecución al incrementar las unidades de cómputo revelan un problema ya que no muestra mejoras constantes.
5. Se estima un 75 % de paralelismo, con una mejora teórica máxima de 3.5 veces sin escalar el tamaño del problema si utilizamos el mismo algoritmo.
6. El cuello de botella se localiza en el código que obtiene el valor parcial de un elemento de la matriz resultante.
7. No hay lecturas ni escrituras al disco, por lo que no se está utilizando memoria virtual.

¹<http://blog.speedgocomputing.com/2010/08/parallelizing-matrix-multiplication.html>.

8. El cuello de botella principal utiliza la instrucción `add`, la cual no es vectorial.
9. Las vectorizaciones no son realizadas exitosamente por el compilador en ningún ciclo dentro del código.

El reporte generado por la infraestructura puede consultarse en el apéndice A.1.

5.1.2. Transmisión de Calor en 2 Dimensiones

Otro problema interesante es la simulación de transferencia de calor en un plano bidimensional. Se utiliza una grilla donde cada celda transfiere calor a sus vecinos en una serie finita de ciclos simulando el paso del tiempo ².

Algunas conclusiones que pueden obtenerse son:

1. El caso de prueba es estable.
2. Las optimizaciones del compilador tienen impacto acotado.
3. El tiempo de ejecución al incrementar el tamaño del problema no crece monotónicamente.
4. El tiempo de ejecución al sumar más unidades de cómputo no decrece sistemáticamente.
5. El paralelismo en el programa solo alcanza el 50 %, por lo tanto el límite máximo de mejora es de 2 veces.
6. Hay dos cuellos de botella con un 25 % y un 15 % del tiempo de ejecución.
7. El 35 % del tiempo de ejecución lo ocupa la instrucción `mov`.
8. Los ciclos no están siendo vectorizados.

El reporte generado por la infraestructura puede consultarse en el apéndice A.2.

5.1.3. Conjunto de *Mandelbrot*

Los conjuntos de *Mandelbrot* resultan de un cálculo de una secuencia de operaciones sobre números complejos que no tienden a infinito. Si se supone que los componentes real y complejo corresponden a las coordenadas de un gráfico de dos dimensiones, las imágenes resultantes simulan figuras fractales [30].

Algunas conclusiones que pueden obtenerse al ejecutar la infraestructura desarrollada sobre una implementación básica son:

1. La estructura utilizada para representar números complejos está alineada y no posee huecos.
2. El caso de prueba es muy estable.
3. La proporción del trabajo en paralelo es demasiado alta e incluso mejor que un caso ideal. Esto refleja un problema ya que es imposible.
4. Cerca del 50 % del tiempo se invierte en una única línea de código.
5. Algunos ciclos ya se encuentran optimizados, se identifica el uso de instrucciones vectoriales como `movss`, `addss`.

El reporte generado en bruto puede consultarse en el apéndice A.3.

²<http://www.rblasch.org/studies/cs580/pa5/#Source+Code-N100AC>.

Capítulo 6

Conclusiones y Trabajo Futuro

Este capítulo concluye revisando los objetivos propuestos y posibles líneas de investigación como continuación.

6.1. Conclusiones

La optimización del rendimiento de una aplicación es algo no trivial. Es preciso realizar un análisis disciplinado del comportamiento y del uso de los recursos antes de empezar a optimizar. Las mejoras pueden ser no significativas si son realizadas en el lugar incorrecto.

Este trabajo soporta los primeros pasos de análisis de rendimiento para expertos del dominio de un problema científico utilizando computación de altas prestaciones. Se provee una metodología de uso de herramientas de soporte para principiantes, que puede ser utilizada como una lista de pasos resumidos para usuarios casuales, e incluso como referencia de consulta diaria para expertos.

Se resume también el estado del arte del análisis de rendimiento en aplicaciones de cómputo de altas prestaciones. Respecto a herramientas de soporte, se detallan diferentes opciones y se demuestra su aplicación en varios problemas simples aunque suficientemente interesantes para mostrar los beneficios de un análisis automático.

Este estudio propone un proceso de análisis de rendimiento gradual e iterativo para cualquier investigador. Incluyendo soporte automático para la aplicación de las herramientas y la generación integrada de reportes de rendimiento.

Se desarrolló como estaba planeado una infraestructura de soporte que permite a un desarrollador especialista en el dominio de un problema obtener rápidamente información cuantitativa del comportamiento de un programa *OpenMP*, incluyendo utilización del recurso y cuellos de botella para dirigir los esfuerzos de optimización.

6.2. Trabajo Futuro

Las posibilidades de extensión de esta infraestructura son muchas, cada sección del reporte final puede incluir información más detallada o utilizar otras herramientas. En particular la sección de contadores de *hardware* solo contiene una lista de contadores generalizada para cualquier arquitectura; si se asume una arquitectura dada, se puede fácilmente proveer información más específica y por lo tanto más útil.

La utilización de estas ideas en una aplicación del mundo real es materia pendiente, otra posibilidad es re-implementar desde cero alguna aplicación científica en colaboración con algún grupo de investigación y realizar varios ciclos de optimización para validar su utilidad.

Otra posibilidad consiste en incorporar soporte para programas basados en la librería de comunicación MPI. Una vez que los programas son optimizados para ejecutarse eficientemente sobre un solo sistema, el siguiente paso consiste en utilizar varios sistemas en conjunto como se detalla en [31] [32].

Por último, aunque la generación de un documento portable en formato PDF es simple y útil, se puede pensar como siguiente paso en utilizar una tecnología que permita la generación de reportes dinámicos que permitan a los expertos modificar la representación de la información. Por ejemplo, una implementación en HTML5 o en un formato compatible con planillas de cálculo utilizando tablas filtrables y gráficos configurables puede ser interesante y mejorar la calidad del análisis de rendimiento.

Bibliografía

- [1] Andres More. A Case Study on High Performance Matrix Multiplication. Technical report, 2008.
- [2] Paul E. McKenney. *Is Parallel Programming Hard, And, If So, What Can You Do About It?* kernel.org, 2010.
- [3] Rafael Garabato, Andrés More, and Victor Rosales. Optimizing latency in beowulf clusters. *CLEI Electronic Journal*, 15(3):3–3, 2012.
- [4] James Jeffers and James Reinders. *Intel Xeon Phi Coprocessor High Performance Programming*. Morgan Kaufmann Publishers Inc., San Francisco, CA, USA, 1st edition, 2013.
- [5] Andres More. Lessons Learned from Contrasting BLAS Kernel Implementations. In *XVIII Congreso Argentino de Ciencias de la Computacion*, 2013.
- [6] Gene M. Amdahl. Validity of the single processor approach to achieving large scale computing capabilities. In *Proceedings of the April 18-20, 1967, spring joint computer conference*, AFIPS '67 (Spring), pages 483–485, New York, NY, USA, 1967. ACM.
- [7] John L. Gustafson. Reevaluating Amdahl’s Law. *Communications of the ACM*, 31:532–533, 1988.
- [8] Alan H. Karp and Horace P. Flatt. Measuring parallel processor performance. *Commun. ACM*, 33(5):539–543, May 1990.
- [9] Philip J. Fleming and John J. Wallace. How not to lie with statistics: the correct way to summarize benchmark results. *Commun. ACM*, 29(3):218–221, March 1986.
- [10] Kendall Atkinson. *An Introduction to Numerical Analysis*. Wiley, 2 edition.
- [11] Connie U. Smith. Introduction to software performance engineering: origins and outstanding problems. In *Proceedings of the 7th international conference on Formal methods for performance evaluation*, SFM’07, pages 395–428, Berlin, Heidelberg, 2007. Springer-Verlag.
- [12] J. C. Browne. A critical overview of computer performance evaluation. In *Proceedings of the 2nd international conference on Software engineering*, ICSE ’76, pages 138–145, Los Alamitos, CA, USA, 1976. IEEE Computer Society Press.

- [13] Murray Woodside, Greg Franks, and Dorina C. Petriu. The future of software performance engineering. In *2007 Future of Software Engineering, FOSE '07*, pages 171–187, Washington, DC, USA, 2007. IEEE Computer Society.
- [14] Timothy Mattson, Beverly Sanders, and Berna Massingill. *Patterns for parallel programming*. Addison-Wesley Professional, first edition, 2004.
- [15] Kevin A. Huck, Oscar Hernandez, Van Bui, Sunita Chandrasekaran, Barbara Chapman, Allen D. Malony, Lois Curfman McInnes, and Boyana Norris. Capturing performance knowledge for automated analysis. In *Proceedings of the 2008 ACM/IEEE conference on Supercomputing, SC '08*, pages 49:1–49:10, Piscataway, NJ, USA, 2008. IEEE Press.
- [16] Tomàs Margalef, Josep Jorba, Oleg Morajko, Anna Morajko, and Emilio Luque. Performance analysis and grid computing. chapter Different approaches to automatic performance analysis of distributed applications, pages 3–19. Kluwer Academic Publishers, Norwell, MA, USA, 2004.
- [17] Felix Wolf and Bernd Mohr. Automatic performance analysis of hybrid mpi/openmp applications. *J. Syst. Archit.*, 49(10-11):421–439, November 2003.
- [18] Brendan Gregg. Linux Performance Analysis and Tools. Technical report, February 2013.
- [19] J. D. McCalpin. Memory bandwidth and machine balance in current high performance computers. *IEEE Technical Committee on Computer Architecture (TCCA) Newsletter*, Dec 1995.
- [20] Ulrich Drepper. What Every Programmer Should Know About Memory. Technical report, November 2007.
- [21] J. J. Dongarra, C. B. Moler, J. R. Bunch, and G. W. Stewart. *LINPACK User's Guide*. SIAM, 1979.
- [22] A. Petitet, R. C. Whaley, Jack Dongarra, and A. Cleary. HPL - a portable implementation of the High-Performance linpack benchmark for Distributed-Memory computers.
- [23] MPI: A Message-Passing interface standard. Technical report, University of Tennessee, May 1994.
- [24] Piotr Luszczek, Jack J. Dongarra, David Koester, Rolf Rabenseifner, Bob Lucas, Jeremy Kepner, John Mccalpin, David Bailey, and Daisuke Takahashi. Introduction to the HPC Challenge Benchmark Suite. Technical report, 2005.
- [25] Martin Gardner. Mathematical Games: The fantastic combinations of John Conway's new solitaire game 'life'. *Scientific American*, pages 120–123, October 1970.
- [26] John L. Hennessy and David A. Patterson. *Computer architecture: a quantitative approach*. Morgan Kaufmann Publishers Inc., San Francisco, CA, USA, 3rd edition, 2002.

- [27] Intel Corporation. *Intel® 64 and IA-32 Architectures Optimization Reference Manual*. Number 248966-018. March 2009.
- [28] J. D. Hunter. Matplotlib: A 2d graphics environment. *Computing In Science & Engineering*, 9(3):90–95, 2007.
- [29] Stefan van der Walt, S. Chris Colbert, and Gael Varoquaux. The numpy array: A structure for efficient numerical computation. *Computing in Science and Engg.*, 13(2):22–30, March 2011.
- [30] Benoît B. Mandelbrot and Dann E. Passoja, editors. *Fractal aspects of materials: metal and catalyst surfaces, powders and aggregates: extended abstracts*, volume EA-4 of *Materials Research Society extended abstracts*, Pittsburgh, PA, USA, 1984. Materials Research Society.
- [31] Thomas Sterling, Donald J. Becker, Daniel Savarese, John E. Dorband, Udaya A. Ranawake, and Charles V. Packer. Beowulf: A parallel workstation for scientific computation. In *In Proceedings of the 24th International Conference on Parallel Processing*, pages 11–14. CRC Press, 1995.
- [32] Fernando G. Tinetti. *Cómputo Paralelo en Redes Locales de Computadoras*. Technical report, 2004.

Apéndice A

Reporte de Ejemplo

A.1. Multiplicación de Matrices

matrix Performance Report

20150330-185443

Abstract

This performance report is intended to support performance analysis and optimization activities. It includes details on program behavior, system configuration and capabilities, including support data from well-known performance analysis tools.

This report was generated using `hotspot` version 0.1. Homepage <http://www.github.com/moreandres/hotspot>. Full execution log can be found at `~/.hotspot/matrix/20150330-185443/hotspot.log`.

Contents

1 Program	1	4.1 Problem Size Scalability	4
2 System Capabilities	1	4.2 Computing Scalability	5
2.1 System Configuration	1	5 Profile	5
2.2 System Performance Baseline	2	5.1 Program Profiling	5
3 Workload	2	5.1.1 Flat Profile	6
3.1 Workload Footprint	2	5.2 System Profiling	6
3.2 Workload Stability	3	5.2.1 System Resources Usage	6
3.3 Workload Optimization	4	5.3 Hotspots	7
4 Scalability	4	6 Low Level	8
		6.1 Vectorization Report	8
		6.2 Counters Report	9

1 Program

This section provides details about the program being analyzed.

1. Program: `matrix`.
Program is the name of the program.
2. Timestamp: `20150330-185443`.
Timestamp is a unique identifier used to store information on disk.
3. Parameters Range: `[1024, 1280, 1536, 1792]`.
Parameters range is the problem size set used to scale the program.

2 System Capabilities

This section provides details about the system being used for the analysis.

2.1 System Configuration

This subsection provides details about the system configuration.

The hardware in the system is summarized using a hardware lister utility. It reports exact memory configuration, firmware version, mainboard configuration, CPU version and speed, cache configuration, bus speed and others.

The hardware configuration can be used to contrast the system capabilities to well-known benchmarks results on similar systems.

```
memory      3952MiB System memory
processor    Intel(R) Core(TM) i5-3320M CPU @ 2.60GHz
bridge      440FX - 82441FX PMC [Natoma]
bridge      82371SB PIIX3 ISA [Natoma/Triton II]
storage     82371AB/EB/MB PIIX4 IDE
network     82540EM Gigabit Ethernet Controller
bridge      82371AB/EB/MB PIIX4 ACPI
storage     82801HM/HEM (ICH8M/ICH8M-E) SATA Controller [AHCI mode]
```

The software in the system is summarized using the GNU/Linux platform string.

`Linux-3.16.0-30-generic-x86_64-with-Ubuntu-14.04-trusty`

The software toolchain is built upon the following components.

1. Host: `ubuntu`

2. Distribution: **Ubuntu, 14.04, trusty**.
This codename provides LSB (Linux Standard Base) and distribution-specific information.
3. Compiler: **gcc (Ubuntu 4.8.2-19ubuntu1) 4.8.2**.
Version number of the compiler program.
4. C Library: **GNU C Library (Ubuntu EGLIBC 2.19-0ubuntu6.6) stable release version 2.19**.
Version number of the C library.

The software configuration can be used to contrast the system capabilities to well-known benchmark results on similar systems.

2.2 System Performance Baseline

This subsection provides details about the system capabilities.

A set of performance results is included as a reference to contrast systems and to verify hardware capabilities using well-known synthetic benchmarks.

The HPC Challenge benchmark [1] consists of different tests:

1. HPL: the Linpack TPP benchmark which measures the floating point rate of execution for solving a linear system of equations.
2. DGEMM: measures the floating point rate of execution of double precision real matrix-matrix multiplication.
3. PTRANS (parallel matrix transpose): exercises the communications where pairs of processors communicate with each other simultaneously.
4. RandomAccess: measures the rate of integer random updates of memory (GUPS).
5. STREAM: a simple synthetic benchmark program that measures sustainable memory bandwidth (in GB/s).
6. FFT: measures the floating point rate of execution of double precision complex one-dimensional Discrete Fourier Transform (DFT).

Table 1: Benchmarks

Benchmark	Value	Unit
hpl	0.00385463 TFlops	tflops
dgemm	1.79842 GFlops	mflops
ptrans	1.8496 GBs	MB/s
random	0.0523812 GUPs	MB/s
stream	6.96329 MBs	MB/s
fft	2.03598 GFlops	MB/s

Most programs will have a dominant compute kernel that can be approximated by the ones above, the results helps to understand the available capacity.

3 Workload

This section provides details about the workload behavior.

3.1 Workload Footprint

The workload footprint impacts on memory hierarchy usage.

matrix: ELF 64-bit LSB executable, x86-64, version 1 (SYSV), dynamically linked (uses shared libs), for GNU/Linux

Binaries should be stripped to better fit inside cache.

```

struct _IO_FILE {
int          _flags;          /*      0      4 */

/* XXX 4 bytes hole, try to pack */

char *       _IO_read_ptr;    /*      8      8 */
char *       _IO_read_end;    /*     16      8 */
char *       _IO_read_base;   /*     24      8 */
char *       _IO_write_base;  /*     32      8 */
char *       _IO_write_ptr;   /*     40      8 */
char *       _IO_write_end;   /*     48      8 */
char *       _IO_buf_base;    /*     56      8 */
/* --- cacheline 1 boundary (64 bytes) --- */
char *       _IO_buf_end;     /*     64      8 */
char *       _IO_save_base;    /*     72      8 */
char *       _IO_backup_base;  /*     80      8 */

```

```

char *                _IO_save_end;          /* 88    8 */
struct _IO_marker *   _markers;              /* 96    8 */
struct _IO_FILE *     _chain;                /* 104   8 */
int                   _fileno;                /* 112   4 */
int                   _flags2;                /* 116   4 */
__off_t               _old_offset;           /* 120   8 */
/* --- cacheline 2 boundary (128 bytes) --- */
short unsigned int     _cur_column;           /* 128   2 */
signed char            _vtable_offset;        /* 130   1 */
char                   _shortbuf[1];         /* 131   1 */

/* XXX 4 bytes hole, try to pack */

_IO_lock_t *          _lock;                 /* 136   8 */
__off64_t              _offset;              /* 144   8 */
void *                 __pad1;                /* 152   8 */
void *                 __pad2;                /* 160   8 */
void *                 __pad3;                /* 168   8 */
void *                 __pad4;                /* 176   8 */
size_t                 __pad5;                /* 184   8 */
/* --- cacheline 3 boundary (192 bytes) --- */
int                     _mode;                /* 192   4 */
char                   _unused2[20];          /* 196  20 */

/* size: 216, cachelines: 4, members: 29 */
/* sum members: 208, holes: 2, sum holes: 8 */
/* last cacheline: 24 bytes */
};
struct _IO_marker {
struct _IO_marker *    _next;                 /* 0    8 */
struct _IO_FILE *      _sbuf;                 /* 8    8 */
int                     _pos;                 /* 16   4 */

/* size: 24, cachelines: 1, members: 3 */
/* padding: 4 */
/* last cacheline: 24 bytes */
};

```

The in-memory layout of data structures can be used to identify issues. Reorganizing data to remove alignment holes will improve CPU cache utilization.

More information <https://www.kernel.org/doc/ols/2007/ols2007v2-pages-35-44.pdf>

3.2 Workload Stability

This subsection provides details about workload stability.

1. Execution time:
 - (a) problem size range: 1024 - 2048
 - (b) geomean: 4.61694 seconds
 - (c) average: 4.61757 seconds
 - (d) stddev: 0.07678
 - (e) min: 4.52168 seconds
 - (f) max: 4.73660 seconds
 - (g) repetitions: 8 times

The histogram plots the elapsed times and shows how they fit in a normal distribution sample.

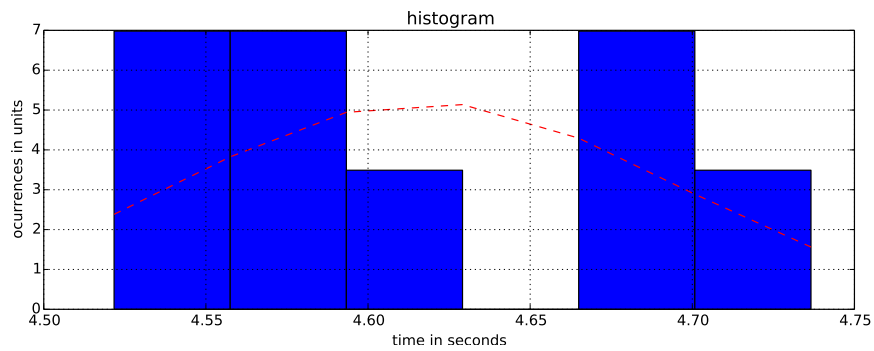


Figure 1: Results Distribution

The workload should run for at least one minute to fully utilize system resources. The execution time of the workload should be stable and the standard deviation less than 3 units.

3.3 Workload Optimization

This section shows how the program reacts to different optimization levels.

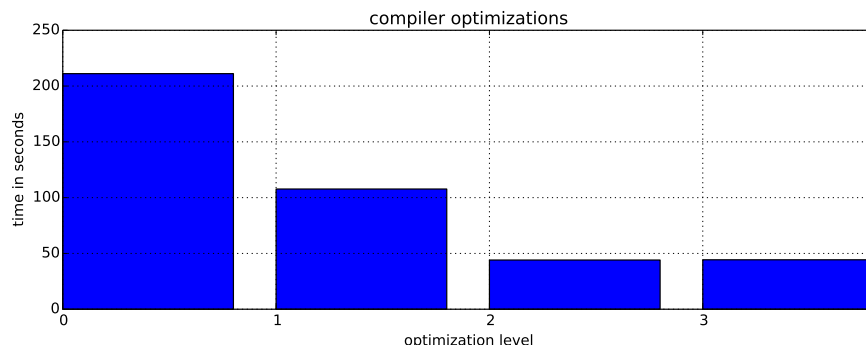


Figure 2: Optimization Levels

4 Scalability

This section provides details about the scaling behavior of the program.

4.1 Problem Size Scalability

A chart with the execution time when scaling the problem size.

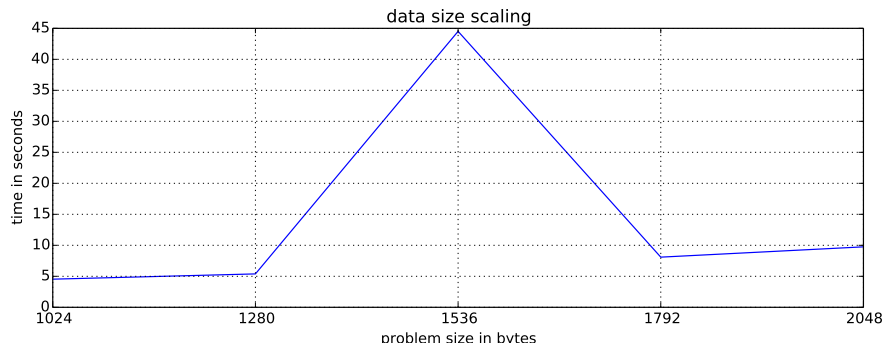


Figure 3: Problem size times

The chart will show how computing time increases when increasing problem size. There should be no valleys or bumps if processing properly balanced across computational units.

4.2 Computing Scalability

A chart with the execution time when scaling computation units.

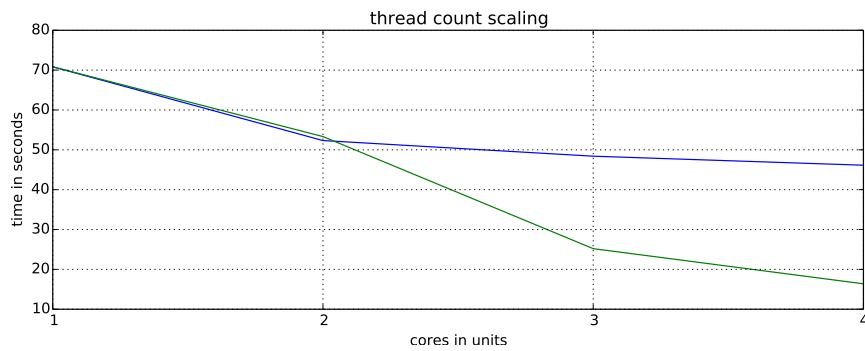


Figure 4: Thread count times

The chart will show how computing time decreases when increasing processing units. An ideal scaling line is provided for comparison.

The parallel and serial fractions of the program can be estimated using the information above.

1. Parallel Fraction: 0.52260.
Portion of the program doing parallel work.
2. Serial: 0.47740.
Portion of the program doing serial work.

Optimization limits can be estimated using scaling laws.

1. Amdalah Law for 1024 procs: 2.09466 times.
Optimizations are limited up to this point when scaling problem size. [2]
2. Gustafson Law for 1024 procs: 535.61564 times.
Optimizations are limited up to this point when not scaling problem size. [3]

5 Profile

This section provides details about the execution profile of the program and the system.

5.1 Program Profiling

This subsection provides details about the program execution profile.

5.1.1 Flat Profile

The flat profile shows how much time your program spent in each function, and how many times that function was called.

Flat profile:

Each sample counts as 0.01 seconds.

	cumulative	self		self	total	
time	seconds	seconds	calls	Ts/call	Ts/call	name
94.28	144.57	144.57				main._omp_fn.0 (matrix.c:28 @ 400b48)
6.26	154.17	9.60				main._omp_fn.0 (matrix.c:28 @ 400b5b)

The table shows where to focus optimization efforts to maximize impact.

5.2 System Profiling

This subsection provide details about the system execution profile.

5.2.1 System Resources Usage

The following charts shows the state of system resources during the execution of the program.

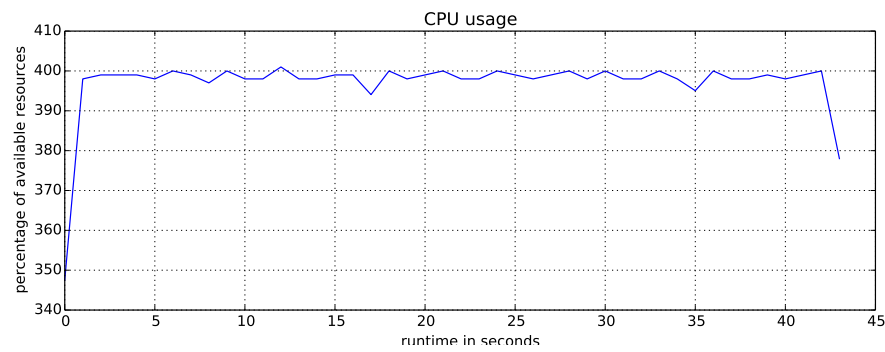


Figure 5: CPU Usage

Note that this chart is likely to show as upper limit a multiple of 100% in case a multicore system is being used.

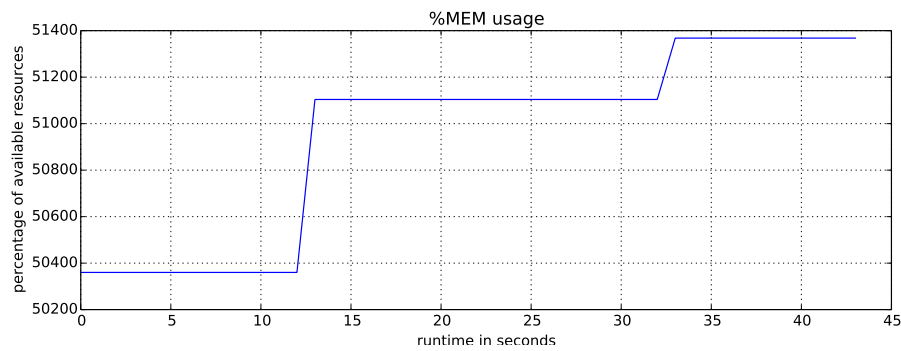


Figure 6: Memory Usage

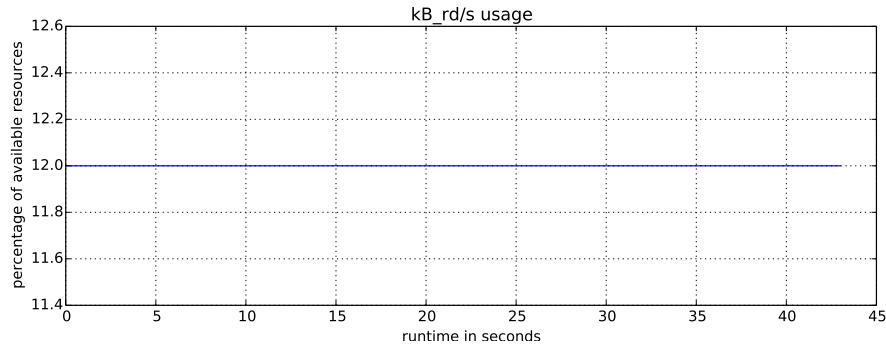


Figure 7: Reads from Disk

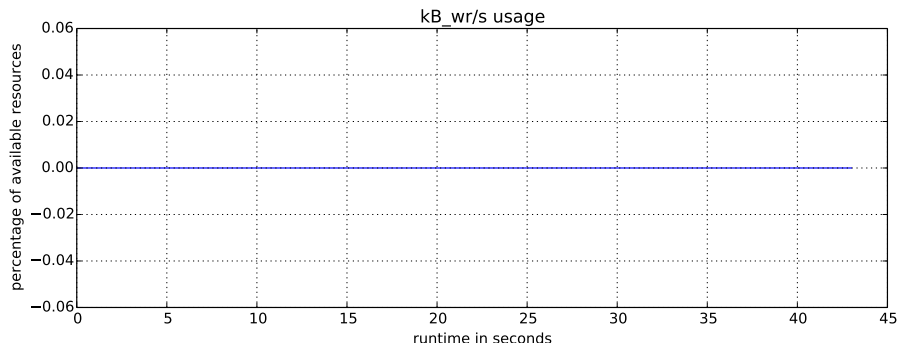


Figure 8: Writes to Disk

5.3 Hotspots

This subsection shows annotated code guiding the optimization efforts.

```

: #pragma omp parallel for shared(a,b,c)
:   for (i = 0; i < size; ++i) {
:     for (j = 0; j < size; ++j) {
:       for (k = 0; k < size; ++k) {
:         c[i+j*size] += a[i+k*size] * b[k+j*size];
0.26 : 4009e8:    movss  (rcx),xmm0
76.50 : 4009ec:    add    r9,rcx
9.89 : 4009ef:    mulss  (r8,rdx,4),xmm0
6.76 : 4009f5:    add    $0x1,rdx
:       }
:     }
: #pragma omp parallel for shared(a,b,c)
:   for (i = 0; i < size; ++i) {
:     for (j = 0; j < size; ++j) {
:       for (k = 0; k < size; ++k) {
:         c[i+j*size] += a[i+k*size] * b[k+j*size];
1.04 : 4009fb:    addss  xmm0,xmm1
3.73 : 4009ff:    movss  xmm1,(rsi)
:       }
:     }
: #pragma omp parallel for shared(a,b,c)
:   for (i = 0; i < size; ++i) {
:     for (j = 0; j < size; ++j) {
:       for (k = 0; k < size; ++k) {
--
:   for (i = 0; i < size; ++i) {
: #include <stdlib.h>
: #include <stdio.h>
: int main()

```

```

: {
0.32 : 4007b8:      lea      (rdx,rsi,1),edi
:      for (i = 0; i < size; ++i) {
:          for (j = 0; j < size; ++j) {
:              a[i+j*size] = (float) (i + j);
:              b[i+j*size] = (float) (i - j);
:          int i, j, k;
:          for (i = 0; i < size; ++i) {
:              for (j = 0; j < size; ++j) {
:                  a[i+j*size] = (float) (i + j);
55.24 : 4007c3:      cvtsi2ss edi,xmm0
:      float *c = malloc(sizeof(float) * size * size);
:      int i, j, k;
:      for (i = 0; i < size; ++i) {
:          for (j = 0; j < size; ++j) {
:              a[i+j*size] = (float) (i + j);
2.54 : 4007ce:      movss  xmm0,(r10,rcx,1)
:              b[i+j*size] = (float) (i - j);
33.97 : 4007d4:      cvtsi2ss edi,xmm0
2.22 : 4007d8:      movss  xmm0,(r9,rcx,1)
3.49 : 4007de:      add     r11,rcx
:      float *c = malloc(sizeof(float) * size * size);
:      int i, j, k;
:      for (i = 0; i < size; ++i) {
:          for (j = 0; j < size; ++j) {
0.32 : 4007e1:      cmp     edx,ebx
:      float *b = malloc(sizeof(float) * size * size);
:      float *c = malloc(sizeof(float) * size * size);
:      int i, j, k;
:      for (i = 0; i < size; ++i) {
:          b[i+j*size] = (float) (i - j);

```

6 Low Level

This section provide details about low level details such as vectorization and performance counters.

6.1 Vectorization Report

This subsection provide details about vectorization status of the program loops.

```

Analyzing loop at matrix.c:26
matrix.c:26: note: not vectorized: multiple nested loops.
matrix.c:26: note: bad loop form.
Analyzing loop at matrix.c:26
matrix.c:26: note: not vectorized: not suitable for strided load _41 = *_40;
matrix.c:26: note: bad data references.
Analyzing loop at matrix.c:27
matrix.c:27: note: step unknown.
matrix.c:27: note: reduction used in loop.
matrix.c:27: note: Unknown def-use cycle pattern.
matrix.c:27: note: Unsupported pattern.
matrix.c:27: note: not vectorized: unsupported use in stmt.
matrix.c:27: note: unexpected pattern.
matrix.c:24: note: vectorized 0 loops in function.
matrix.c:24: note: not consecutive access _10 = .omp_data_i_9(D)->size;
matrix.c:24: note: Failed to SLP the basic block.
matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:26: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not consecutive access .omp_data_i_9(D)->j = .omp_data_i__j_lsm.9_106;
matrix.c:24: note: Failed to SLP the basic block.
matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: Failed to SLP the basic block.
matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:24: note: not consecutive access pretmp_123 = *pretmp_122;
matrix.c:24: note: Failed to SLP the basic block.

```



```

matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:26: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not consecutive access .omp_data_i_9(D)->k = _10;
matrix.c:24: note: Failed to SLP the basic block.
matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:28: note: can't determine dependence between *_40 and *pretmp_122
matrix.c:28: note: can't determine dependence between *_46 and *pretmp_122
matrix.c:28: note: SLP: step doesn't divide the vector-size.
matrix.c:28: note: Unknown alignment for access: *(pretmp_113 + (sizetype) ((long unsigned int) pretmp_118 * 4))
matrix.c:28: note: not consecutive access _41 = *_40;
matrix.c:28: note: not consecutive access *pretmp_122 = _49;
matrix.c:28: note: Failed to SLP the basic block.
matrix.c:28: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: not vectorized: not enough data-refs in basic block.
Analyzing loop at matrix.c:16
matrix.c:16: note: not vectorized: not suitable for strided load *_27 = _29;
matrix.c:16: note: bad data references.
Analyzing loop at matrix.c:17
matrix.c:17: note: not vectorized: not suitable for strided load *_27 = _29;
matrix.c:17: note: bad data references.
matrix.c:4: note: vectorized 0 loops in function.
matrix.c:7: note: not vectorized: not enough data-refs in basic block.
matrix.c:8: note: not vectorized: not enough data-refs in basic block.
matrix.c:4: note: not vectorized: not enough data-refs in basic block.
matrix.c:18: note: not consecutive access *_27 = _29;
matrix.c:18: note: not consecutive access *_32 = _34;
matrix.c:18: note: not consecutive access *_36 = 0.0;
matrix.c:18: note: Failed to SLP the basic block.
matrix.c:18: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:16: note: not vectorized: not enough data-refs in basic block.
matrix.c:4: note: not vectorized: not enough data-refs in basic block.
matrix.c:4: note: not vectorized: not enough data-refs in basic block.
matrix.c:24: note: misalign = 0 bytes of ref .omp_data_o.1.c
matrix.c:24: note: misalign = 8 bytes of ref .omp_data_o.1.b
matrix.c:24: note: misalign = 0 bytes of ref .omp_data_o.1.a
matrix.c:24: note: misalign = 8 bytes of ref .omp_data_o.1.size
matrix.c:24: note: misalign = 12 bytes of ref .omp_data_o.1.j
matrix.c:24: note: misalign = 0 bytes of ref .omp_data_o.1.k
matrix.c:24: note: Build SLP failed: unrolling required in basic block SLP
matrix.c:24: note: Build SLP failed: unrolling required in basic block SLP
matrix.c:24: note: Failed to SLP the basic block.
matrix.c:24: note: not vectorized: failed to find SLP opportunities in basic block.
matrix.c:4: note: not vectorized: not enough data-refs in basic block.
matrix.c:10: note: not vectorized: not enough data-refs in basic block.
matrix.c:4: note: not vectorized: not enough data-refs in basic block.

```

The details above shows the list of loops in the program and if they are being vectorized or not. These reports can pinpoint areas where the compiler cannot apply vectorization and related optimizations. It may be possible to modify your code or communicate additional information to the compiler to guide the vectorization and/or optimizations.

6.2 Counters Report

This subsection provides details about software and hardware counters.

Performance counter stats for './matrix' (3 runs):

174161.340482	task-clock (msec)	#	3.919 CPUs utilized	(+- 0.78)
622	context-switches	#	0.004 K/sec	(+- 10.28)
4	cpu-migrations	#	0.000 K/sec	(+- 14.43)
1,630	page-faults	#	0.009 K/sec	(+- 0.06)
<not supported>	cycles			
<not supported>	stalled-cycles-frontend			
<not supported>	stalled-cycles-backend			
<not supported>	instructions			
<not supported>	branches			
<not supported>	branch-misses			

44.441988634 seconds time elapsed

(+- 0.36)

The details above shows counters that provide low-overhead access to detailed performance information using internal registers of the CPU.

References

- [1] Piotr Luszczek and Jack J. Dongarra and David Koester and Rolf Rabenseifner and Bob Lucas and Jeremy Kepner and John Mccalpin and David Bailey and Daisuke Takahashi, *Introduction to the HPC Challenge Benchmark Suite*. Technical Report, 2005.
- [2] Amdahl, Gene M., *Validity of the single processor approach to achieving large scale computing capabilities*. Communications of the ACM, Proceedings of the April 18-20, 1967, spring joint computer conference Pages 483-485, 1967.
- [3] John L. Gustafson, *Reevaluating Amdahl's Law*. Communications of the ACM, Volume 31 Pages 532-533, 1988.
- [4] OpenMP Architecture Review Board, *OpenMP Application Program Interface*. <http://www.openmp.org>, 3.0, May 2008.

A.2. Propagación de Calor en 2 Dimensiones

heat2d Performance Report

20150330-191648

Abstract

This performance report is intended to support performance analysis and optimization activities. It includes details on program behavior, system configuration and capabilities, including support data from well-known performance analysis tools.

This report was generated using `hotspot` version 0.1. Homepage <http://www.github.com/moreandres/hotspot>. Full execution log can be found at `~/.hotspot/heat2d/20150330-191648/hotspot.log`.

Contents

1 Program	1	4.1 Problem Size Scalability	4
2 System Capabilities	1	4.2 Computing Scalability	5
2.1 System Configuration	1	5 Profile	5
2.2 System Performance Baseline	2	5.1 Program Profiling	5
3 Workload	2	5.1.1 Flat Profile	6
3.1 Workload Footprint	2	5.2 System Profiling	6
3.2 Workload Stability	3	5.2.1 System Resources Usage	6
3.3 Workload Optimization	4	5.3 Hotspots	7
4 Scalability	4	6 Low Level	10
		6.1 Vectorization Report	10
		6.2 Counters Report	12

1 Program

This section provides details about the program being analyzed.

1. Program: `heat2d`.
Program is the name of the program.
2. Timestamp: `20150330-191648`.
Timestamp is a unique identifier used to store information on disk.
3. Parameters Range: `[16384, 17408, 18432, 19456, 20480, 21504, 22528, 23552, 24576, 25600, 26624, 27648, 28672, 29696, 30720, 31744]`.
Parameters range is the problem size set used to scale the program.

2 System Capabilities

This section provides details about the system being used for the analysis.

2.1 System Configuration

This subsection provides details about the system configuration.

The hardware in the system is summarized using a hardware luster utility. It reports exact memory configuration, firmware version, mainboard configuration, CPU version and speed, cache configuration, bus speed and others.

The hardware configuration can be used to contrast the system capabilities to well-known benchmarks results on similar systems.

```
memory      3952MiB System memory
processor    Intel(R) Core(TM) i5-3320M CPU @ 2.60GHz
bridge      440FX - 82441FX PMC [Natoma]
bridge      82371SB PIIX3 ISA [Natoma/Triton II]
storage     82371AB/EB/MB PIIX4 IDE
network     82540EM Gigabit Ethernet Controller
bridge      82371AB/EB/MB PIIX4 ACPI
storage     82801HM/HEM (ICH8M/ICH8M-E) SATA Controller [AHCI mode]
```

The software in the system is summarized using the GNU/Linux platform string.

`Linux-3.16.0-30-generic-x86_64-with-Ubuntu-14.04-trusty`

The software toolchain is built upon the following components.

1. Host: **ubuntu**
2. Distribution: **Ubuntu, 14.04, trusty**.
This codename provides LSB (Linux Standard Base) and distribution-specific information.
3. Compiler: **gcc (Ubuntu 4.8.2-19ubuntu1) 4.8.2**.
Version number of the compiler program.
4. C Library: **GNU C Library (Ubuntu EGLIBC 2.19-0ubuntu6.6) stable release version 2.19**.
Version number of the C library.

The software configuration can be used to contrast the system capabilities to well-known benchmark results on similar systems.

2.2 System Performance Baseline

This subsection provides details about the system capabilities.

A set of performance results is included as a reference to contrast systems and to verify hardware capabilities using well-known synthetic benchmarks.

The HPC Challenge benchmark [1] consists of different tests:

1. HPL: the Linpack TPP benchmark which measures the floating point rate of execution for solving a linear system of equations.
2. DGEMM: measures the floating point rate of execution of double precision real matrix-matrix multiplication.
3. PTRANS (parallel matrix transpose): exercises the communications where pairs of processors communicate with each other simultaneously.
4. RandomAccess: measures the rate of integer random updates of memory (GUPS).
5. STREAM: a simple synthetic benchmark program that measures sustainable memory bandwidth (in GB/s).
6. FFT: measures the floating point rate of execution of double precision complex one-dimensional Discrete Fourier Transform (DFT).

Table 1: Benchmarks

Benchmark	Value	Unit
hpl	0.00365811 TFlops	tflops
dgemm	1.72977 GFlops	mflops
ptrans	1.58619 GBs	MB/s
random	0.0544077 GUPs	MB/s
stream	7.00091 MBs	MB/s
fft	2.32577 GFlops	MB/s

Most programs will have a dominant compute kernel that can be approximated by the ones above, the results helps to understand the available capacity.

3 Workload

This section provides details about the workload behavior.

3.1 Workload Footprint

The workload footprint impacts on memory hierarchy usage.

heat2d: ELF 64-bit LSB executable, x86-64, version 1 (SYSV), dynamically linked (uses shared libs), for GNU/Linux

Binaries should be stripped to better fit inside cache.

```

struct _IO_FILE {
int                _flags;                /*    0    4 */

/* XXX 4 bytes hole, try to pack */

char *             _IO_read_ptr;          /*    8    8 */
char *             _IO_read_end;          /*   16    8 */
char *             _IO_read_base;         /*   24    8 */
char *             _IO_write_base;        /*   32    8 */
char *             _IO_write_ptr;         /*   40    8 */
char *             _IO_write_end;         /*   48    8 */
char *             _IO_buf_base;          /*   56    8 */
/* --- cacheline 1 boundary (64 bytes) --- */
char *             _IO_buf_end;           /*   64    8 */
char *             _IO_save_base;         /*   72    8 */

```

```

char *          _IO_backup_base;      /* 80      8 */
char *          _IO_save_end;         /* 88      8 */
struct _IO_marker * _markers;         /* 96      8 */
struct _IO_FILE * _chain;             /* 104     8 */
int             _fileno;              /* 112     4 */
int             _flags2;              /* 116     4 */
__off_t         _old_offset;          /* 120     8 */
/* --- cacheline 2 boundary (128 bytes) --- */
short unsigned int _cur_column;        /* 128     2 */
signed char     _vtable_offset;       /* 130     1 */
char            _shortbuf[1];         /* 131     1 */

/* XXX 4 bytes hole, try to pack */

_IO_lock_t *     _lock;               /* 136     8 */
__off64_t        _offset;             /* 144     8 */
void *           _pad1;               /* 152     8 */
void *           _pad2;               /* 160     8 */
void *           _pad3;               /* 168     8 */
void *           _pad4;               /* 176     8 */
size_t           _pad5;               /* 184     8 */
/* --- cacheline 3 boundary (192 bytes) --- */
int             _mode;                /* 192     4 */
char            _unused2[20];         /* 196    20 */

/* size: 216, cachelines: 4, members: 29 */
/* sum members: 208, holes: 2, sum holes: 8 */
/* last cacheline: 24 bytes */
};
struct _IO_marker {
struct _IO_marker * _next;            /* 0       8 */
struct _IO_FILE *   _sbuf;           /* 8       8 */
int                 _pos;            /* 16      4 */

/* size: 24, cachelines: 1, members: 3 */
/* padding: 4 */
/* last cacheline: 24 bytes */
};

```

The in-memory layout of data structures can be used to identify issues. Reorganizing data to remove alignment holes will improve CPU cache utilization.

More information <https://www.kernel.org/doc/ols/2007/ols2007v2-pages-35-44.pdf>

3.2 Workload Stability

This subsection provides details about workload stability.

1. Execution time:
 - (a) problem size range: 16384 - 32768
 - (b) geomean: 16.37025 seconds
 - (c) average: 16.45469 seconds
 - (d) stddev: 1.66720
 - (e) min: 14.04511 seconds
 - (f) max: 19.33783 seconds
 - (g) repetitions: 8 times

The histogram plots the elapsed times and shows how they fit in a normal distribution sample.

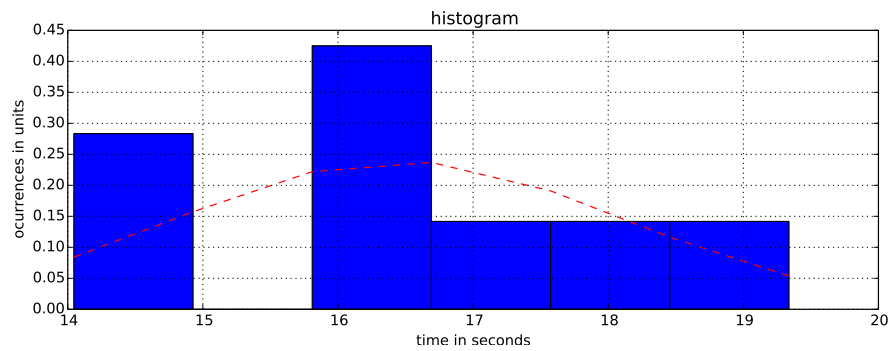


Figure 1: Results Distribution

The workload should run for at least one minute to fully utilize system resources. The execution time of the workload should be stable and the standard deviation less than 3 units.

3.3 Workload Optimization

This section shows how the program reacts to different optimization levels.

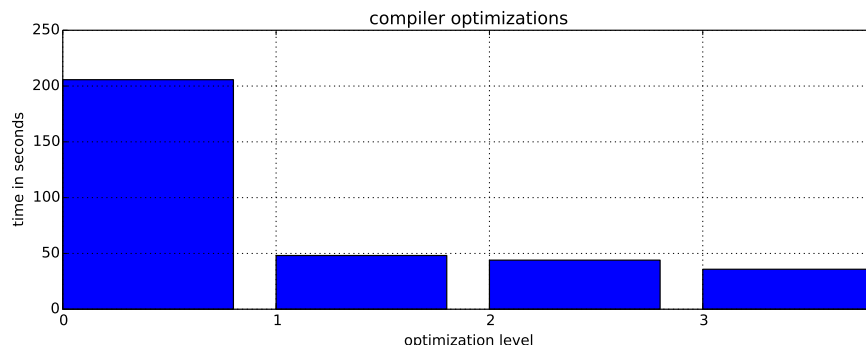


Figure 2: Optimization Levels

4 Scalability

This section provides details about the scaling behavior of the program.

4.1 Problem Size Scalability

A chart with the execution time when scaling the problem size.

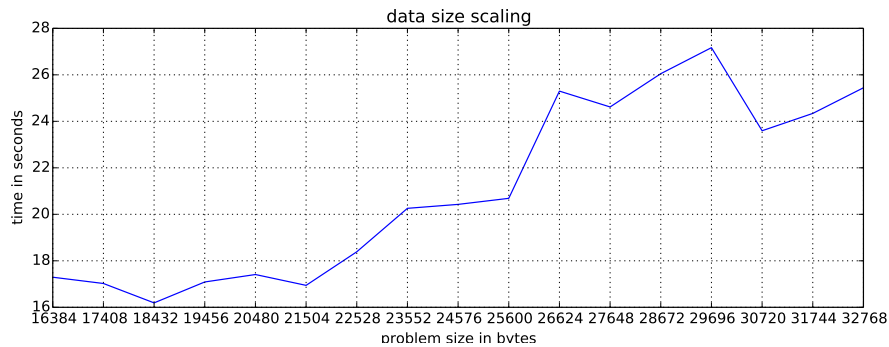


Figure 3: Problem size times

The chart will show how computing time increases when increasing problem size. There should be no valleys or bumps if processing properly balanced across computational units.

4.2 Computing Scalability

A chart with the execution time when scaling computation units.

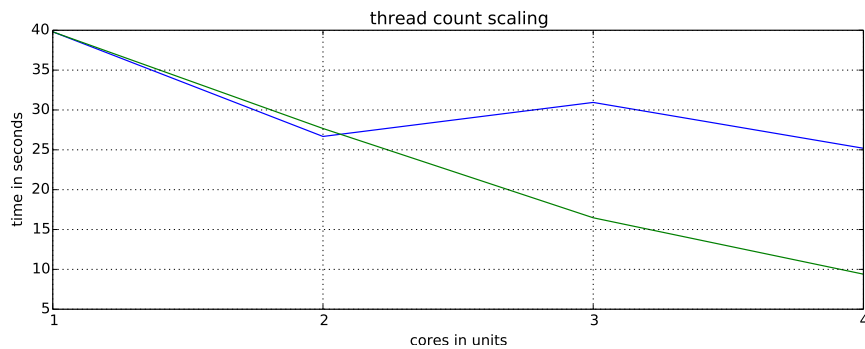


Figure 4: Thread count times

The chart will show how computing time decreases when increasing processing units. An ideal scaling line is provided for comparison.

The parallel and serial fractions of the program can be estimated using the information above.

1. Parallel Fraction: 0.65972.
Portion of the program doing parallel work.
2. Serial: 0.34028.
Portion of the program doing serial work.

Optimization limits can be estimated using scaling laws.

1. Amdalah Law for 1024 procs: 2.93872 times.
Optimizations are limited up to this point when scaling problem size. [2]
2. Gustafson Law for 1024 procs: 675.88983 times.
Optimizations are limited up to this point when not scaling problem size. [3]

5 Profile

This section provides details about the execution profile of the program and the system.

5.1 Program Profiling

This subsection provides details about the program execution profile.

5.1.1 Flat Profile

The flat profile shows how much time your program spent in each function, and how many times that function was called.

Flat profile:

Each sample counts as 0.01 seconds.

time	cumulative seconds	self seconds	calls	self Ts/call	total Ts/call	name
29.94	22.15	22.15				compute_one_iteration._omp_fn.1 (heat2d.c:78 @ 400d97)
13.51	32.14	9.99				compute_one_iteration._omp_fn.1 (heat2d.c:83 @ 400d93)
9.84	39.42	7.28				compute_one_iteration._omp_fn.1 (heat2d.c:83 @ 400d70)
9.29	46.28	6.87				compute_one_iteration._omp_fn.1 (heat2d.c:79 @ 400d50)
8.99	52.93	6.65				compute_one_iteration._omp_fn.1 (heat2d.c:82 @ 400d8f)
6.96	58.08	5.15				compute_one_iteration._omp_fn.1 (heat2d.c:81 @ 400d89)
5.03	61.80	3.72				compute_one_iteration._omp_fn.1 (heat2d.c:80 @ 400d69)
4.36	65.03	3.23				compute_one_iteration._omp_fn.1 (heat2d.c:83 @ 400d63)
4.10	68.06	3.03				compute_one_iteration._omp_fn.1 (heat2d.c:80 @ 400d83)
3.65	70.77	2.70				compute_one_iteration._omp_fn.1 (heat2d.c:75 @ 400bd0)
2.10	72.32	1.56				compute_one_iteration._omp_fn.1 (heat2d.c:83 @ 400d7b)
1.72	73.60	1.28				compute_one_iteration._omp_fn.1 (heat2d.c:79 @ 400d5c)

Call graph

granularity: each sample hit covers 2 byte(s) for 0.01 of 74.26 seconds

index	time	self	children	called	name
					<spontaneous>
[18]	0.0	0.02	0.00		compute_one_iteration (heat2d.c:54 @ 400ee0) [18]
[22]	0.0	0.00	0.00	247479	frame_dummy [22]

The table shows where to focus optimization efforts to maximize impact.

5.2 System Profiling

This subsection provide details about the system execution profile.

5.2.1 System Resources Usage

The following charts shows the state of system resources during the execution of the program.

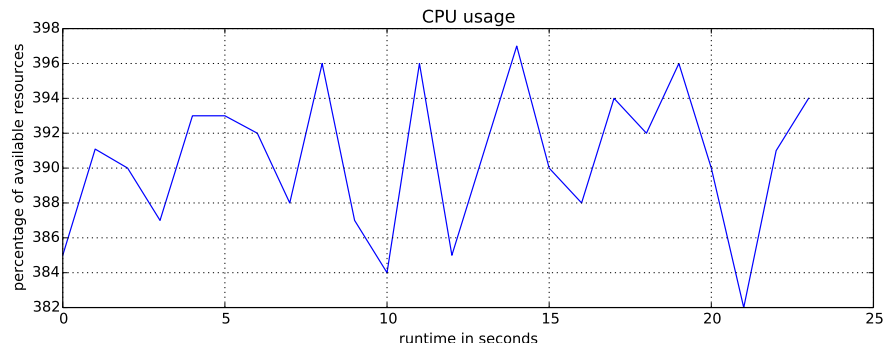


Figure 5: CPU Usage

Note that this chart is likely to show as upper limit a multiple of 100% in case a multicore system is being used.

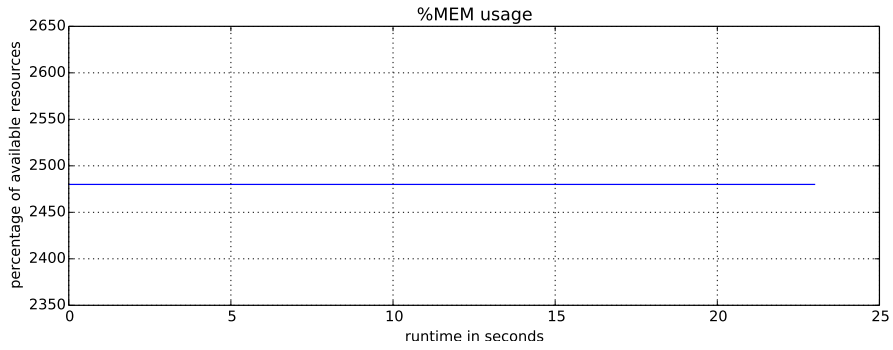


Figure 6: Memory Usage

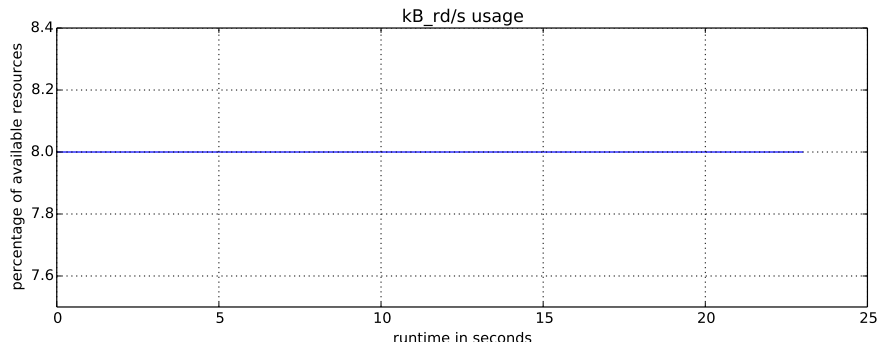


Figure 7: Reads from Disk

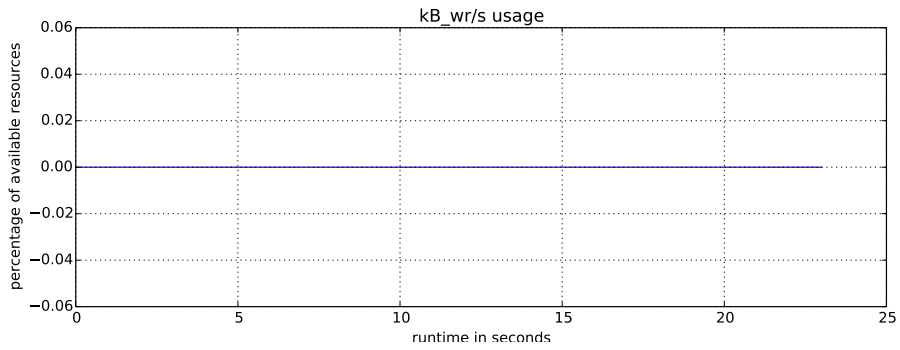


Figure 8: Writes to Disk

5.3 Hotspots

This subsection shows annotated code guiding the optimization efforts.

```

:      solution[cur_gen][0][i] = solution[cur_gen][1][i];
:      solution[cur_gen][CRESN - 1][i] = solution[cur_gen][CRESN - 2][i];
:    }
:    /* corners ? */
:    #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
2.66 : 400af3: movsd 0x365a15(rip),xmm5      # 766510 <diff_constant>
0.21 : 400b80: lea 0x10(rcx),r11

```

```

:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
:       (solution[cur_gen][i + 1][j] +
:       solution[cur_gen][i - 1][j] +
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
:       (solution[cur_gen][i + 1][j] +
0.13 : 400c13:   movhpd 0x8(r10,rax,1),xmm0
:       solution[cur_gen][i - 1][j] +
:       solution[cur_gen][i][j + 1] +
:       solution[cur_gen][i][j - 1] -
:       4.0 * solution[cur_gen][i][j]) * diff_constant;
1.87 : 400c1a:   movsd (rdx,rax,1),xmm1
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
:       (solution[cur_gen][i + 1][j] +
:       solution[cur_gen][i - 1][j] +
8.64 : 400c1f:   movhpd 0x8(rax,rsi,1),xmm2
:       solution[cur_gen][i][j + 1] +
:       solution[cur_gen][i][j - 1] -
:       4.0 * solution[cur_gen][i][j]) * diff_constant;
1.39 : 400c25:   movhpd 0x8(rax,rdx,1),xmm1
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
:       (solution[cur_gen][i + 1][j] +
9.33 : 400c2b:   addpd  xmm2,xmm0
:       solution[cur_gen][i - 1][j] +
:       solution[cur_gen][i][j + 1] +
:       solution[cur_gen][i][j - 1] -
:       4.0 * solution[cur_gen][i][j]) * diff_constant;
0.25 : 400c2f:   movapd xmm1,xmm2
1.13 : 400c33:   mulpd  xmm3,xmm2
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
:       (solution[cur_gen][i + 1][j] +
:       solution[cur_gen][i - 1][j] +
0.95 : 400c37:   addpd  (rdi,rax,1),xmm0
:       solution[cur_gen][i][j + 1] +
8.68 : 400c3c:   addpd  (r8,rax,1),xmm0
:       solution[cur_gen][i][j - 1] -
2.35 : 400c42:   subpd  xmm2,xmm0
:       4.0 * solution[cur_gen][i][j]) * diff_constant;
9.75 : 400c46:   mulpd  xmm4,xmm0
:   /* corners ? */
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
:   for (i = 1; i <= RESN; i++)
:   for (j = 1; j <= RESN; j++)
:       solution[next_gen][i][j] = solution[cur_gen][i][j] +
12.83 : 400c4a:   addpd  xmm1,xmm0
16.47 : 400c4e:   movlpd xmm0,(rcx,rax,1)
8.39 : 400c59:   add    $0x10,rcx
1.01 : 400c5d:   cmp    $0x960,rcx
0.13 : 400c6c:   add    $0x970,r8
:       solution[cur_gen][0][i] = solution[cur_gen][1][i];
:       solution[cur_gen][CRESN - 1][i] = solution[cur_gen][CRESN - 2][i];
:   }
:   /* corners ? */
: #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
--
:   int i, j;
:   /* set boundary values */

```

```

:   for (i = 0; i < CRESN; i++)
:   {
:       if (i < 256 || i > 768)
7.76 : 400da0:    cmp     $0x200,eax
:       solution[cur_gen][i][0] = solution[cur_gen][i][1];
:       else
:       solution[cur_gen][i][0] = MAX_HEAT;
1.94 : 400dab:    movsd   0x135(rip),xmm1      # 400ee8 <_IO_stdin_used+0x18>
0.22 : 400db3:    movsd   xmm1,(rdx)
9.70 : 400db7:    add     $0x1,eax
0.43 : 400dba:    add     $0x970,rdx
:   void compute_one_iteration()
:   {
:       int i, j;
:       /* set boundary values */
:       for (i = 0; i < CRESN; i++)
0.86 : 400dc1:    cmp     $0x2e,eax
0.22 : 400dcd:    xor     eax,eax
:       else
:       solution[cur_gen][i][0] = MAX_HEAT;
:       }
:       for (i = 0; i < CRESN; i++)
:       {
:       solution[cur_gen][i][CRESN - 1] = solution[cur_gen][i][CRESN - 2];
2.16 : 400dd0:    movsd   0x602a20(rbx,rax,1),xmm0
2.80 : 400de2:    add     $0x970,rax
:       if (i < 256 || i > 768)
:       solution[cur_gen][i][0] = solution[cur_gen][i][1];
:       else
:       solution[cur_gen][i][0] = MAX_HEAT;
:       }
:       for (i = 0; i < CRESN; i++)
1.72 : 400de8:    cmp     $0xb2220,rax
:       {
:       solution[cur_gen][i][CRESN - 1] = solution[cur_gen][i][CRESN - 2];
:       }
:       for (i = 0; i < CRESN; i++)
:       {
--
:       solution[cur_gen][i - 1][j] +
:       solution[cur_gen][i][j + 1] +
:       solution[cur_gen][i][j - 1] -
:       4.0 * solution[cur_gen][i][j]) * diff_constant;
:   }
0.43 : 400e35:    pop     rbx
:       solution[cur_gen][0][i] = solution[cur_gen][1][i];
:       solution[cur_gen][CRESN - 1][i] = solution[cur_gen][CRESN - 2][i];
:       }
:       /* corners ? */
:   #pragma omp parallel for shared(solution,cur_gen,next_gen,diff_constant) private(i,j)
--
:       /* set boundary values */
:       for (i = 0; i < CRESN; i++)
:       {
:       if (i < 256 || i > 768)
7.54 : 400e3b:    movsd   0x8(rdx),xmm0
37.72 : 400e40:    movsd   xmm0,(rdx)
3.23 : 400e44:    jmpq     400db7 <compute_one_iteration+0x37>
-----
:   Disassembly of section .text:
10.26 : 74d0:    mov     0x206af1(rip),rax      # 20dfc8 <omp_in_final_+0x203c18>
2.56 : 74dc:    test    rax,rax
87.18 : 74e3:    retq
Percent | Source code & Disassembly of libc-2.19.so for cpu-clock
-----
:   Disassembly of section .text:
18.18 : 82df0:    mov     0x33b0f1(rip),rax      # 3bdee8 <_IO_file_jumps+0x848>
18.18 : 82df7:    mov     (rax),rax
45.45 : 82dfa:    test    rax,rax

```

```

13.64 : 82e10: lea -0x10(rdi),rsi
4.55 : 82e21: je 82e2f <__libc_free+0x3f>
Percent | Source code & Disassembly of libc-2.19.so for cpu-clock
-----
: Disassembly of section .text:
16.67 : 82750: push rbp
8.33 : 82773: mov fs:(rax),rbx
16.67 : 8278e: je 8279c <__libc_malloc+0x4c>
16.67 : 82794: jne 84dbb <malloc_info+0x4bb>
16.67 : 827a8: mov rbx,rdi
8.33 : 827bf: je 827cc <__libc_malloc+0x7c>
16.67 : 827c4: jne 84dd6 <malloc_info+0x4d6>
-----
: Disassembly of section .text:
-----
: Disassembly of section .text:
66.67 : 7490: cmpq $0xfffffffffffff,0x206cf8(rip) # 20e190 <omp_in_final_+0x203de0>
33.33 : 7498: jne 749f <GOMP_parallel_end+0xf>
Percent | Source code & Disassembly of libc-2.19.so for cpu-clock
-----
: Disassembly of section .text:
-----
: Disassembly of section .text:

```

6 Low Level

This section provide details about low level details such as vectorization and performance counters.

6.1 Vectorization Report

This subsection provide details about vectorization status of the program loops.

```

Analyzing loop at heat2d.c:46
heat2d.c:46: note: not vectorized: loop contains function calls or data references that cannot be analyzed
heat2d.c:46: note: bad data references.
heat2d.c:43: note: vectorized 0 loops in function.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:46: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: versioning for alias required: can't determine dependence between solution[pretmp_108][pretmp_108]
heat2d.c:75: note: versioning not yet supported for outer-loops.
heat2d.c:75: note: bad data dependence.
Analyzing loop at heat2d.c:77
heat2d.c:77: note: versioning for alias required: can't determine dependence between solution[pretmp_108][pretmp_108]
heat2d.c:77: note: versioning for alias required: can't determine dependence between solution[pretmp_108][pretmp_108]
heat2d.c:77: note: versioning for alias required: can't determine dependence between solution[pretmp_108][i_3][j_29]
heat2d.c:77: note: versioning for alias required: can't determine dependence between solution[pretmp_108][i_3][j_29]
heat2d.c:77: note: misalign = 8 bytes of ref solution[pretmp_108][pretmp_112][j_39]
heat2d.c:77: note: misalign = 8 bytes of ref solution[pretmp_108][pretmp_113][j_39]
heat2d.c:77: note: misalign = 0 bytes of ref solution[pretmp_108][i_3][j_26]
heat2d.c:77: note: misalign = 0 bytes of ref solution[pretmp_108][i_3][j_29]
heat2d.c:77: note: misalign = 8 bytes of ref solution[pretmp_108][i_3][j_39]
heat2d.c:77: note: misalign = 8 bytes of ref solution[pretmp_106][i_3][j_39]
heat2d.c:77: note: num. args = 4 (not unary/binary/ternary op).
heat2d.c:77: note: not ssa-name.
heat2d.c:77: note: use not simple.
heat2d.c:77: note: num. args = 4 (not unary/binary/ternary op).
heat2d.c:77: note: not ssa-name.
heat2d.c:77: note: use not simple.
heat2d.c:77: note: num. args = 4 (not unary/binary/ternary op).
heat2d.c:77: note: not ssa-name.
heat2d.c:77: note: use not simple.
heat2d.c:77: note: num. args = 4 (not unary/binary/ternary op).
heat2d.c:77: note: not ssa-name.

```

```

heat2d.c:77: note: use not simple.
heat2d.c:77: note: num. args = 4 (not unary/binary/ternary op).
heat2d.c:77: note: not ssa-name.
heat2d.c:77: note: use not simple.
Vectorizing loop at heat2d.c:77
heat2d.c:75: note: vectorized 1 loops in function.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not consecutive access pretmp_106 = next_gen;
heat2d.c:75: note: not consecutive access pretmp_108 = cur_gen;
heat2d.c:75: note: not consecutive access pretmp_110 = diff_constant;
heat2d.c:75: note: Failed to SLP the basic block.
heat2d.c:75: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:79: note: can't determine dependence between solution[pretmp_108][pretmp_112][j_140] and solution[pretmp_
heat2d.c:79: note: can't determine dependence between solution[pretmp_108][pretmp_113][j_140] and solution[pretmp_
heat2d.c:79: note: can't determine dependence between solution[pretmp_108][i_3][j_146] and solution[pretmp_106][i_
heat2d.c:79: note: can't determine dependence between solution[pretmp_108][i_3][_149] and solution[pretmp_106][i_3
heat2d.c:79: note: can't determine dependence between solution[pretmp_108][i_3][j_140] and solution[pretmp_106][i_
heat2d.c:79: note: SLP: step doesn't divide the vector-size.
heat2d.c:79: note: Unknown alignment for access: solution
heat2d.c:79: note: SLP: step doesn't divide the vector-size.
heat2d.c:79: note: Unknown alignment for access: solution
heat2d.c:79: note: SLP: step doesn't divide the vector-size.
heat2d.c:79: note: Unknown alignment for access: solution
heat2d.c:79: note: SLP: step doesn't divide the vector-size.
heat2d.c:79: note: Unknown alignment for access: solution
heat2d.c:79: note: SLP: step doesn't divide the vector-size.
heat2d.c:79: note: Unknown alignment for access: solution
heat2d.c:79: note: Failed to SLP the basic block.
heat2d.c:79: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:79: note: not vectorized: no vectype for stmt: vect_var_.72_169 = MEM[(double[2][302][302] *)vect_psoluti
scalar_type: vector(2) double
heat2d.c:79: note: Failed to SLP the basic block.
heat2d.c:79: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:75: note: not vectorized: not enough data-refs in basic block.
heat2d.c:43: note: not vectorized: not enough data-refs in basic block.
Analyzing loop at heat2d.c:64
heat2d.c:64: note: misalign = 0 bytes of ref solution[pretmp_34][i_41][300]
heat2d.c:64: note: misalign = 8 bytes of ref solution[pretmp_34][i_41][301]
heat2d.c:64: note: not consecutive access _19 = solution[pretmp_34][i_41][300];
heat2d.c:64: note: not vectorized: complicated access pattern.
heat2d.c:64: note: bad data access.
Analyzing loop at heat2d.c:57
heat2d.c:57: note: not vectorized: control flow in loop.
heat2d.c:57: note: bad loop form.
heat2d.c:53: note: vectorized 0 loops in function.
heat2d.c:53: note: not consecutive access pretmp_34 = cur_gen;
heat2d.c:53: note: Failed to SLP the basic block.
heat2d.c:53: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:59: note: not vectorized: not enough data-refs in basic block.
heat2d.c:60: note: misalign = 8 bytes of ref solution[pretmp_34][i_40][1]
heat2d.c:60: note: misalign = 0 bytes of ref solution[pretmp_34][i_40][0]
heat2d.c:60: note: not consecutive access _12 = solution[pretmp_34][i_40][1];
heat2d.c:60: note: not consecutive access solution[pretmp_34][i_40][0] = _12;
heat2d.c:60: note: Failed to SLP the basic block.
heat2d.c:60: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:62: note: misalign = 0 bytes of ref solution[pretmp_34][i_40][0]
heat2d.c:62: note: not consecutive access solution[pretmp_34][i_40][0] = 2.0e+1;
heat2d.c:62: note: Failed to SLP the basic block.
heat2d.c:62: note: not vectorized: failed to find SLP opportunities in basic block.

```

```

heat2d.c:57: note: not vectorized: not enough data-refs in basic block.
heat2d.c:53: note: not vectorized: not enough data-refs in basic block.
heat2d.c:53: note: not vectorized: not enough data-refs in basic block.
heat2d.c:66: note: misalign = 0 bytes of ref solution[pretmp_34][i_41][300]
heat2d.c:66: note: misalign = 8 bytes of ref solution[pretmp_34][i_41][301]
heat2d.c:66: note: not consecutive access _19 = solution[pretmp_34][i_41][300];
heat2d.c:66: note: not consecutive access solution[pretmp_34][i_41][301] = _19;
heat2d.c:66: note: Failed to SLP the basic block.
heat2d.c:66: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:53: note: not vectorized: not enough data-refs in basic block.
heat2d.c:70: note: not vectorized: not enough data-refs in basic block.
Analyzing loop at heat2d.c:28
heat2d.c:28: note: not vectorized: number of iterations cannot be computed.
heat2d.c:28: note: bad loop form.
heat2d.c:18: note: vectorized 0 loops in function.
heat2d.c:20: note: misalign = 0 bytes of ref final
heat2d.c:20: note: not consecutive access final = 1.024e+3;
heat2d.c:20: note: Failed to SLP the basic block.
heat2d.c:20: note: not vectorized: failed to find SLP opportunities in basic block.
heat2d.c:22: note: not vectorized: not enough data-refs in basic block.
heat2d.c:26: note: not vectorized: not enough data-refs in basic block.
heat2d.c:36: note: not vectorized: not enough data-refs in basic block.
heat2d.c:18: note: not vectorized: not enough data-refs in basic block.
heat2d.c:30: note: not vectorized: not enough data-refs in basic block.
heat2d.c:18: note: not vectorized: not enough data-refs in basic block.

```

The details above shows the list of loops in the program and if they are being vectorized or not. These reports can pinpoint areas where the compiler cannot apply vectorization and related optimizations. It may be possible to modify your code or communicate additional information to the compiler to guide the vectorization and/or optimizations.

6.2 Counters Report

This subsection provides details about software and hardware counters.

Performance counter stats for './heat2d' (3 runs):

97072.006990	task-clock (msec)	#	3.900 CPUs utilized	(+- 1.03)
1,529	context-switches	#	0.016 K/sec	(+- 11.25)
39	cpu-migrations	#	0.000 K/sec	(+- 1.48)
426	page-faults	#	0.004 K/sec	(+- 0.31)
<not supported>	cycles			
<not supported>	stalled-cycles-frontend			
<not supported>	stalled-cycles-backend			
<not supported>	instructions			
<not supported>	branches			
<not supported>	branch-misses			
24.890967206	seconds time elapsed			(+- 1.01)

The details above shows counters that provide low-overhead access to detailed performance information using internal registers of the CPU.

References

- [1] Piotr Luszczek and Jack J. Dongarra and David Koester and Rolf Rabenseifner and Bob Lucas and Jeremy Kepner and John McCalpin and David Bailey and Daisuke Takahashi, *Introduction to the HPC Challenge Benchmark Suite*. Technical Report, 2005.
- [2] Amdahl, Gene M., *Validity of the single processor approach to achieving large scale computing capabilities*. Communications of the ACM, Proceedings of the April 18-20, 1967, spring joint computer conference Pages 483-485, 1967.
- [3] John L. Gustafson, *Reevaluating Amdahl's Law*. Communications of the ACM, Volume 31 Pages 532-533, 1988.
- [4] OpenMP Architecture Review Board, *OpenMP Application Program Interface*. <http://www.openmp.org>, 3.0, May 2008.

A.3. Mandel

mandel Performance Report

20150330-194546

Abstract

This performance report is intended to support performance analysis and optimization activities. It includes details on program behavior, system configuration and capabilities, including support data from well-known performance analysis tools.

This report was generated using `hotspot` version 0.1. Homepage <http://www.github.com/moreandres/hotspot>. Full execution log can be found at `~/.hotspot/mandel/20150330-194546/hotspot.log`.

Contents

1	Program	1	4.1	Problem Size Scalability	4
2	System Capabilities	1	4.2	Computing Scalability	5
2.1	System Configuration	1	5	Profile	5
2.2	System Performance Baseline	2	5.1	Program Profiling	5
3	Workload	2	5.1.1	Flat Profile	6
3.1	Workload Footprint	2	5.2	System Profiling	6
3.2	Workload Stability	3	5.2.1	System Resources Usage	6
3.3	Workload Optimization	4	5.3	Hotspots	7
4	Scalability	4	6	Low Level	8
			6.1	Vectorization Report	8
			6.2	Counters Report	9

1 Program

This section provides details about the program being analyzed.

1. Program: `mandel`.
Program is the name of the program.
2. Timestamp: `20150330-194546`.
Timestamp is a unique identifier used to store information on disk.
3. Parameters Range: `[16384, 17408, 18432, 19456, 20480, 21504, 22528, 23552, 24576, 25600, 26624, 27648, 28672, 29696, 30720, 31744]`.
Parameters range is the problem size set used to scale the program.

2 System Capabilities

This section provides details about the system being used for the analysis.

2.1 System Configuration

This subsection provides details about the system configuration.

The hardware in the system is summarized using a hardware `lister` utility. It reports exact memory configuration, firmware version, mainboard configuration, CPU version and speed, cache configuration, bus speed and others.

The hardware configuration can be used to contrast the system capabilities to well-known benchmarks results on similar systems.

```
memory      3952MiB System memory
processor    Intel(R) Core(TM) i5-3320M CPU @ 2.60GHz
bridge      440FX - 82441FX PMC [Natoma]
bridge      82371SB PIIX3 ISA [Natoma/Triton II]
storage     82371AB/EB/MB PIIX4 IDE
network     82540EM Gigabit Ethernet Controller
bridge      82371AB/EB/MB PIIX4 ACPI
storage     82801HM/HEM (ICH8M/ICH8M-E) SATA Controller [AHCI mode]
```

The software in the system is summarized using the GNU/Linux platform string.

`Linux-3.16.0-30-generic-x86_64-with-Ubuntu-14.04-trusty`

The software toolchain is built upon the following components.

1. Host: **ubuntu**
2. Distribution: **Ubuntu, 14.04, trusty**.
This codename provides LSB (Linux Standard Base) and distribution-specific information.
3. Compiler: **gcc (Ubuntu 4.8.2-19ubuntu1) 4.8.2**.
Version number of the compiler program.
4. C Library: **GNU C Library (Ubuntu EGLIBC 2.19-0ubuntu6.6) stable release version 2.19**.
Version number of the C library.

The software configuration can be used to contrast the system capabilities to well-known benchmark results on similar systems.

2.2 System Performance Baseline

This subsection provides details about the system capabilities.

A set of performance results is included as a reference to contrast systems and to verify hardware capabilities using well-known synthetic benchmarks.

The HPC Challenge benchmark [1] consists of different tests:

1. HPL: the Linpack TPP benchmark which measures the floating point rate of execution for solving a linear system of equations.
2. DGEMM: measures the floating point rate of execution of double precision real matrix-matrix multiplication.
3. PTRANS (parallel matrix transpose): exercises the communications where pairs of processors communicate with each other simultaneously.
4. RandomAccess: measures the rate of integer random updates of memory (GUPS).
5. STREAM: a simple synthetic benchmark program that measures sustainable memory bandwidth (in GB/s).
6. FFT: measures the floating point rate of execution of double precision complex one-dimensional Discrete Fourier Transform (DFT).

Table 1: Benchmarks

Benchmark	Value	Unit
hpl	0.00385977 TFlops	tflops
dgemm	1.03413 GFlops	mflops
ptrans	0.997656 GBs	MB/s
random	0.0274034 GUPs	MB/s
stream	5.19608 MBs	MB/s
fft	1.2658 GFlops	MB/s

Most programs will have a dominant compute kernel that can be approximated by the ones above, the results helps to understand the available capacity.

3 Workload

This section provides details about the workload behavior.

3.1 Workload Footprint

The workload footprint impacts on memory hierarchy usage.

mandel: ELF 64-bit LSB executable, x86-64, version 1 (SYSV), dynamically linked (uses shared libs), for GNU/Linux

Binaries should be stripped to better fit inside cache.

```

struct _IO_FILE {
int                _flags;                /* 0 4 */

/* XXX 4 bytes hole, try to pack */

char *             _IO_read_ptr;         /* 8 8 */
char *             _IO_read_end;         /* 16 8 */
char *             _IO_read_base;        /* 24 8 */
char *             _IO_write_base;       /* 32 8 */
char *             _IO_write_ptr;        /* 40 8 */
char *             _IO_write_end;        /* 48 8 */
char *             _IO_buf_base;         /* 56 8 */
/* --- cacheline 1 boundary (64 bytes) --- */
char *             _IO_buf_end;          /* 64 8 */
char *             _IO_save_base;        /* 72 8 */

```

```

char *          _I0_backup_base;    /* 80      8 */
char *          _I0_save_end;       /* 88      8 */
struct _I0_marker * _markers;       /* 96      8 */
struct _I0_FILE * _chain;           /* 104     8 */
int             _fileno;            /* 112     4 */
int             _flags2;            /* 116     4 */
__off_t         _old_offset;        /* 120     8 */
/* --- cacheline 2 boundary (128 bytes) --- */
short unsigned int _cur_column;      /* 128     2 */
signed char     _vtable_offset;     /* 130     1 */
char            _shortbuf[1];       /* 131     1 */

/* XXX 4 bytes hole, try to pack */

_I0_lock_t *    _lock;              /* 136     8 */
__off64_t       _offset;            /* 144     8 */
void *          _pad1;              /* 152     8 */
void *          _pad2;              /* 160     8 */
void *          _pad3;              /* 168     8 */
void *          _pad4;              /* 176     8 */
size_t         _pad5;              /* 184     8 */
/* --- cacheline 3 boundary (192 bytes) --- */
int             _mode;              /* 192     4 */
char            _unused2[20];       /* 196    20 */

/* size: 216, cachelines: 4, members: 29 */
/* sum members: 208, holes: 2, sum holes: 8 */
/* last cacheline: 24 bytes */
};
struct _I0_marker {
struct _I0_marker * _next;          /* 0       8 */
struct _I0_FILE * _sbuf;           /* 8       8 */
int _pos;                          /* 16      4 */

/* size: 24, cachelines: 1, members: 3 */
/* padding: 4 */
/* last cacheline: 24 bytes */
};
struct complextype {
float real;                        /* 0       4 */
float imag;                        /* 4       4 */

/* size: 8, cachelines: 1, members: 2 */
/* last cacheline: 8 bytes */
};

```

The in-memory layout of data structures can be used to identify issues. Reorganizing data to remove alignment holes will improve CPU cache utilization.

More information <https://www.kernel.org/doc/ols/2007/ols2007v2-pages-35-44.pdf>

3.2 Workload Stability

This subsection provides details about workload stability.

1. Execution time:
 - (a) problem size range: 16384 - 32768
 - (b) geomean: 5.06741 seconds
 - (c) average: 5.06924 seconds
 - (d) stddev: 0.13767
 - (e) min: 4.92404 seconds
 - (f) max: 5.39088 seconds
 - (g) repetitions: 8 times

The histogram plots the elapsed times and shows how they fit in a normal distribution sample.

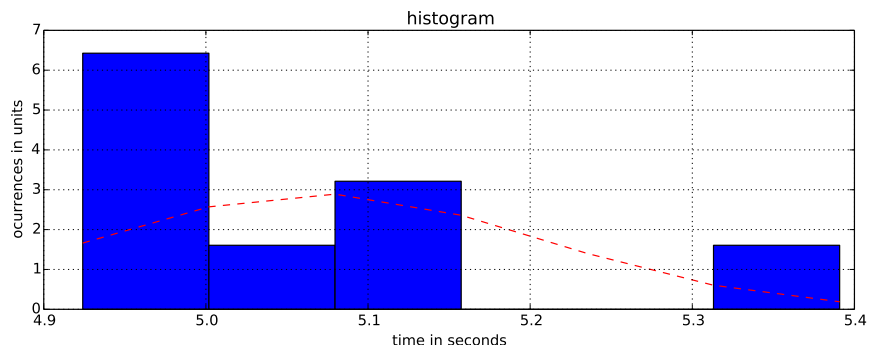


Figure 1: Results Distribution

The workload should run for at least one minute to fully utilize system resources. The execution time of the workload should be stable and the standard deviation less than 3 units.

3.3 Workload Optimization

This section shows how the program reacts to different optimization levels.

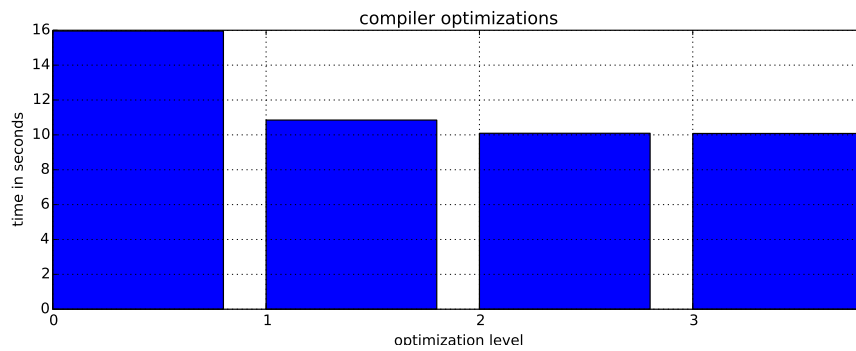


Figure 2: Optimization Levels

4 Scalability

This section provides details about the scaling behavior of the program.

4.1 Problem Size Scalability

A chart with the execution time when scaling the problem size.

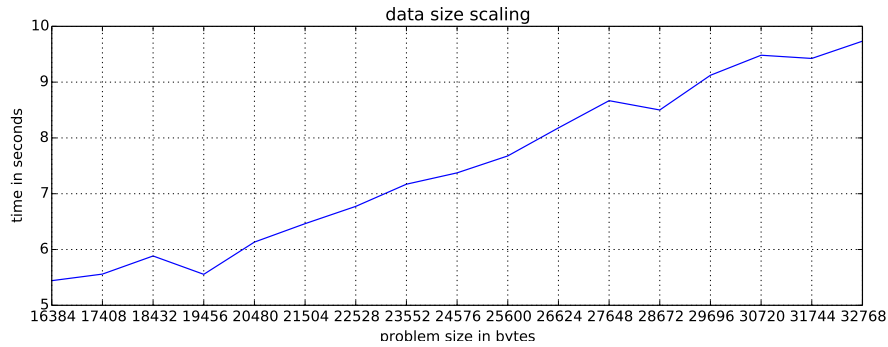


Figure 3: Problem size times

The chart will show how computing time increases when increasing problem size. There should be no valleys or bumps if processing properly balanced across computational units.

4.2 Computing Scalability

A chart with the execution time when scaling computation units.

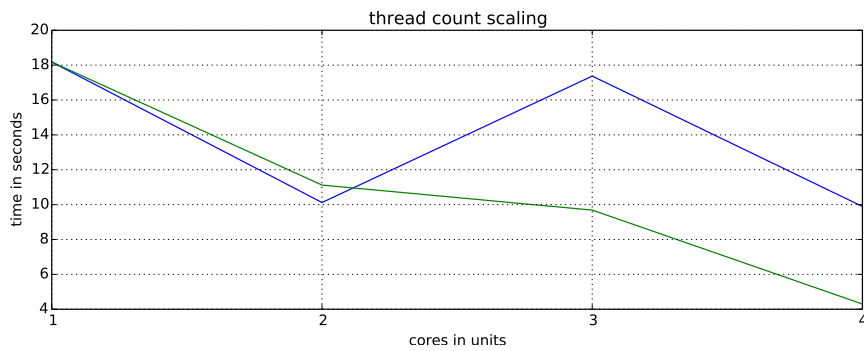


Figure 4: Thread count times

The chart will show how computing time decreases when increasing processing units. An ideal scaling line is provided for comparison.

The parallel and serial fractions of the program can be estimated using the information above.

1. Parallel Fraction: 0.88662.
Portion of the program doing parallel work.
2. Serial: 0.11338.
Portion of the program doing serial work.

Optimization limits can be estimated using scaling laws.

1. Amdalah Law for 1024 procs: 8.81985 times.
Optimizations are limited up to this point when scaling problem size. [2]
2. Gustafson Law for 1024 procs: 908.01167 times.
Optimizations are limited up to this point when not scaling problem size. [3]

5 Profile

This section provides details about the execution profile of the program and the system.

5.1 Program Profiling

This subsection provides details about the program execution profile.

5.1.1 Flat Profile

The flat profile shows how much time your program spent in each function, and how many times that function was called.

Flat profile:

Each sample counts as 0.01 seconds.

time	cumulative seconds	self seconds	calls	self Ts/call	total Ts/call	name
46.24	9.21	9.21				main._omp_fn.0 (mandel.c:45 @ 400afd)
13.34	11.86	2.66				main._omp_fn.0 (mandel.c:48 @ 400b0f)
10.70	13.99	2.13				main._omp_fn.0 (mandel.c:43 @ 400aed)
7.68	15.52	1.53				main._omp_fn.0 (mandel.c:43 @ 400ad8)
5.12	16.54	1.02				main._omp_fn.0 (mandel.c:48 @ 400ac0)
3.27	17.19	0.65				main._omp_fn.0 (mandel.c:43 @ 400ad1)
3.25	17.84	0.65				main._omp_fn.0 (mandel.c:46 @ 400ace)
2.97	18.43	0.59				main._omp_fn.0 (mandel.c:42 @ 400ae1)
2.84	18.99	0.57				main._omp_fn.0 (mandel.c:44 @ 400ac8)
2.74	19.54	0.55				main._omp_fn.0 (mandel.c:43 @ 400ae5)
2.28	19.99	0.45				main._omp_fn.0 (mandel.c:36 @ 400aa4)

The table shows where to focus optimization efforts to maximize impact.

5.2 System Profiling

This subsection provide details about the system execution profile.

5.2.1 System Resources Usage

The following charts shows the state of system resources during the execution of the program.

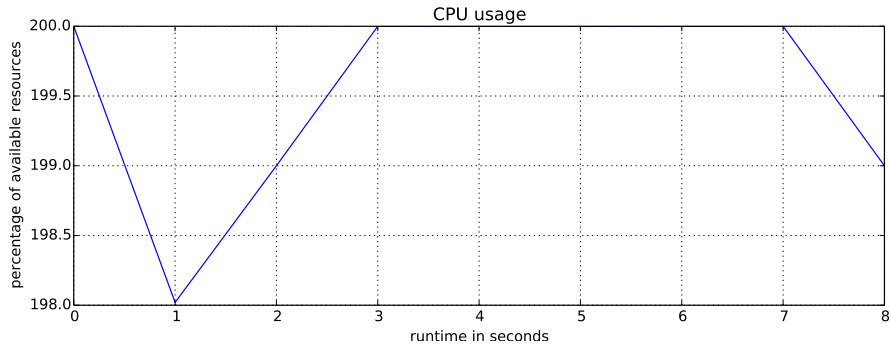


Figure 5: CPU Usage

Note that this chart is likely to show as upper limit a multiple of 100% in case a multicore system is being used.

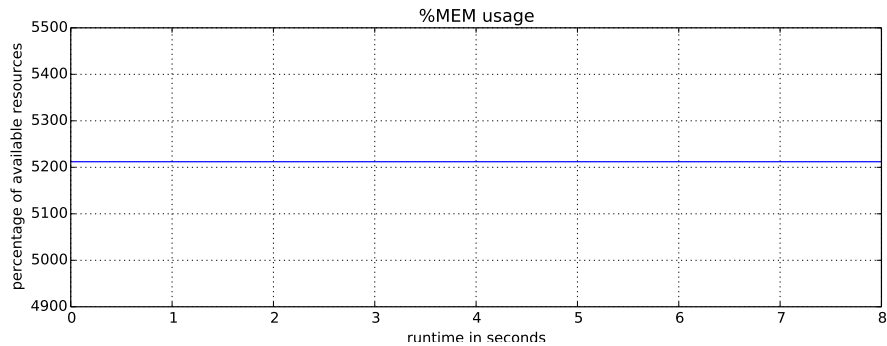


Figure 6: Memory Usage

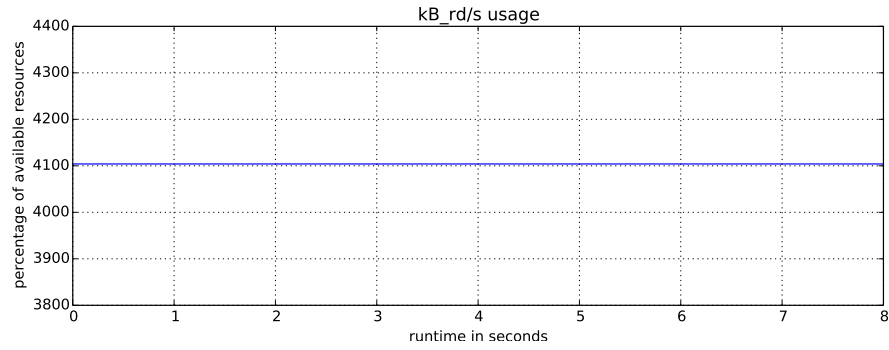


Figure 7: Reads from Disk

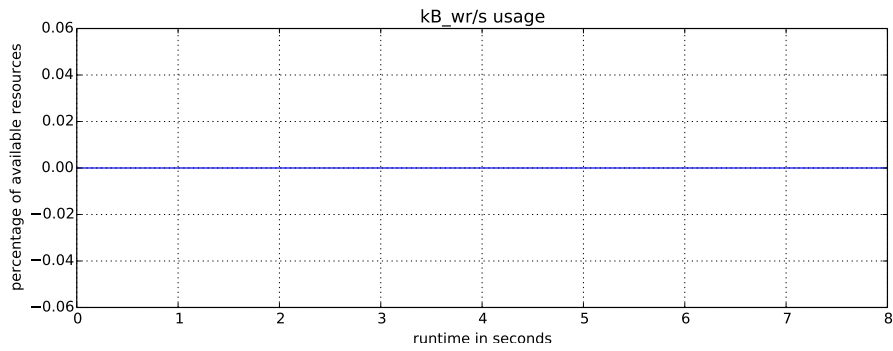


Figure 8: Writes to Disk

5.3 Hotspots

This subsection shows annotated code guiding the optimization efforts.

```

:          z.real = temp;
:          lensq = z.real * z.real + z.imag * z.imag;
:          k++;
:      }
:      while (lensq < 4.0 && k < iters);
4.26: 400968:    cmp    edx,eax
:      do
:      {
:          temp = z.real * z.real - z.imag * z.imag + c.real;
:          z.imag = 2.0 * z.real * z.imag + c.imag;
:          z.real = temp;
8.22: 400970:    movaps xmm1,xmm0
:          c.imag = Y_MAX - i * (Y_MAX - Y_MIN) / Y_RESN;
:          k = 0;
:          do
:          {
:              temp = z.real * z.real - z.imag * z.imag + c.real;
:              z.imag = 2.0 * z.real * z.imag + c.imag;
:              z.real = temp;
:              lensq = z.real * z.real + z.imag * z.imag;
:              k++;
0.28: 400976:    add    $0x1,eax
:          k = 0;
:          do
:          {
:              temp = z.real * z.real - z.imag * z.imag + c.real;
:              z.imag = 2.0 * z.real * z.imag + c.imag;

```

```

6.69 : 400979:      unpcklps xmm2,xmm2
:      c.imag = Y_MAX - i * (Y_MAX - Y_MIN) / Y_RESN;
:      k = 0;
:      do
:      {
:          temp = z.real * z.real - z.imag * z.imag + c.real;
:          z.imag = 2.0 * z.real * z.imag + c.imag;
0.36 : 400983:      cvtps2pd xmm2,xmm2
6.20 : 400986:      cvtps2pd xmm0,xmm0
:      c.imag = Y_MAX - i * (Y_MAX - Y_MIN) / Y_RESN;
:      k = 0;
:      do
:      {
:          temp = z.real * z.real - z.imag * z.imag + c.real;
0.37 : 400989:      subss  xmm3,xmm1
:          z.imag = 2.0 * z.real * z.imag + c.imag;
6.27 : 40098d:      addsd  xmm0,xmm0
:      c.imag = Y_MAX - i * (Y_MAX - Y_MIN) / Y_RESN;
:      k = 0;
:      do
:      {
:          temp = z.real * z.real - z.imag * z.imag + c.real;
:          z.imag = 2.0 * z.real * z.imag + c.imag;
0.32 : 400999:      addsd  xmm6,xmm0
6.28 : 40099d:      unpcklpd xmm0,xmm0
:      z.real = temp;
:      lensq = z.real * z.real + z.imag * z.imag;
5.46 : 4009a5:      movaps xmm1,xmm0
1.94 : 4009a8:      mulss  xmm1,xmm0
3.97 : 4009ac:      movaps xmm2,xmm3
0.22 : 4009af:      mulss  xmm2,xmm3
20.50 : 4009b3:      addss  xmm3,xmm0
:      k++;
:      }
:      while (lensq < 4.0 && k < iters);
17.36 : 4009b7:      ucomiss xmm0,xmm5
:      if (k >= iters)
:          res[i][j] = 0;
:      else
:          res[i][j] = 1;
:      if (getenv("N"))

```

6 Low Level

This section provide details about low level details such as vectorization and performance counters.

6.1 Vectorization Report

This subsection provide details about vectorization status of the program loops.

```

mandel.c:31: note: not vectorized: multiple nested loops.
mandel.c:31: note: bad loop form.
Analyzing loop at mandel.c:33
mandel.c:33: note: not vectorized: control flow in loop.
mandel.c:33: note: bad inner-loop form.
mandel.c:33: note: not vectorized: Bad inner loop.
mandel.c:33: note: bad loop form.
Analyzing loop at mandel.c:42
mandel.c:42: note: not vectorized: control flow in loop.
mandel.c:42: note: bad loop form.
mandel.c:31: note: vectorized 0 loops in function.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not consecutive access pretmp_142 = .omp_data_i_50(D)->res;
mandel.c:31: note: Failed to SLP the basic block.
mandel.c:31: note: not vectorized: failed to find SLP opportunities in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.

```



```

mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:36: note: not consecutive access pretmp_129 = .omp_data_i_50(D)->iters;
mandel.c:36: note: Failed to SLP the basic block.
mandel.c:36: note: not vectorized: failed to find SLP opportunities in basic block.
mandel.c:42: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:50: note: not vectorized: not enough data-refs in basic block.
mandel.c:33: note: not vectorized: not enough data-refs in basic block.
mandel.c:53: note: SLP: step doesn't divide the vector-size.
mandel.c:53: note: Unknown alignment for access: *pretmp_142
mandel.c:53: note: Failed to SLP the basic block.
mandel.c:53: note: not vectorized: failed to find SLP opportunities in basic block.
mandel.c:51: note: SLP: step doesn't divide the vector-size.
mandel.c:51: note: Unknown alignment for access: *pretmp_142
mandel.c:51: note: Failed to SLP the basic block.
mandel.c:51: note: not vectorized: failed to find SLP opportunities in basic block.
mandel.c:48: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: not vectorized: not enough data-refs in basic block.
mandel.c:28: note: not vectorized: not enough data-refs in basic block.
mandel.c:29: note: not vectorized: not enough data-refs in basic block.
mandel.c:31: note: misalign = 0 bytes of ref .omp_data_o.1.res
mandel.c:31: note: misalign = 8 bytes of ref .omp_data_o.1.iters
mandel.c:31: note: not consecutive access .omp_data_o.1.res = &res;
mandel.c:31: note: not consecutive access .omp_data_o.1.iters = iters_1;
mandel.c:31: note: Failed to SLP the basic block.
mandel.c:31: note: not vectorized: failed to find SLP opportunities in basic block.
mandel.c:57: note: not vectorized: not enough data-refs in basic block.
mandel.c:19: note: not vectorized: no vectype for stmt: res = {v} {CLOBBER};
    scalar_type: int[1024][1024]
mandel.c:19: note: Failed to SLP the basic block.
mandel.c:19: note: not vectorized: failed to find SLP opportunities in basic block.

```

The details above shows the list of loops in the program and if they are being vectorized or not. These reports can pinpoint areas where the compiler cannot apply vectorization and related optimizations. It may be possible to modify your code or communicate additional information to the compiler to guide the vectorization and/or optimizations.

6.2 Counters Report

This subsection provides details about software and hardware counters.

Performance counter stats for './mandel' (3 runs):

19845.249508	task-clock (msec)	#	1.989 CPUs utilized	(+- 0.88)
87	context-switches	#	0.004 K/sec	(+- 7.82)
4	cpu-migrations	#	0.000 K/sec	(+- 18.18)
581	page-faults	#	0.029 K/sec	(+- 0.26)
<not supported>	cycles			
<not supported>	stalled-cycles-frontend			
<not supported>	stalled-cycles-backend			
<not supported>	instructions			
<not supported>	branches			
<not supported>	branch-misses			
9.978378450	seconds time elapsed			(+- 0.89)

The details above shows counters that provide low-overhead access to detailed performance information using internal registers of the CPU.

References

- [1] Piotr Luszczek and Jack J. Dongarra and David Koester and Rolf Rabenseifner and Bob Lucas and Jeremy Kepner and John Mccalpin and David Bailey and Daisuke Takahashi, *Introduction to the HPC Challenge Benchmark Suite*. Technical Report, 2005.

- [2] Amdahl, Gene M., *Validity of the single processor approach to achieving large scale computing capabilities*. Communications of the ACM, Proceedings of the April 18-20, 1967, spring joint computer conference Pages 483-485, 1967.
- [3] John L. Gustafson, *Reevaluating Amdahl's Law*. Communications of the ACM, Volume 31 Pages 532-533, 1988.
- [4] OpenMP Architecture Review Board, *OpenMP Application Program Interface*. <http://www.openmp.org>, 3.0, May 2008.