Entregable	Link Git grupo :
Littlegable	Ellik Oit grupe
Tema	Chapter 3: Time management and analog signals
Ejercicio	Example_ A/D -> printf
Materiales	Placa Nucleo + Cable USB (Type A to Type micro B) + Placa potenciometro
Referencias	Keil: https://studio.keil.arm.com/auth/login
	Base : https://github.com/armBookCodeExamples/Directory
	Ejemplo: https://github.com/armBookCodeExamples/example 3-1
	Placa : https://os.mbed.com/platforms/ST-Nucleo-F429ZI/
Objetivo	Primeros pasos en la adquisición de señales analógicas mediante conversor A/D.
Actividades	1. Investigar el pinout de la placa NUCLEO-F429ZI, ¿cuales son los pines disponibles como entrada analógica? AO, AI, A2, A3, A4, AS. Pruebe sacar mensajes por consola (status de entradas y salidas analógicas/digitales, referencias de tiempo). 3. Identificar en el ejemplo "fuentes/librerías": objeto, mensaje, método, clase, herencia, interfaz, constructor, sobrecarga (para el manejo de señales digitales y de señales analógicas). Documentar esto dentro del código con comentarios dentro del mismo y subir al repositorio del grupo. Buscar Primitivas de Doxigen (@brief @note @param @arg @retval).
Comentarios de la Entrega	