

6 Назначение выводов

Назначение выводов, представлено в таблице 182. Таблица 187 - Назначение выводов

№ вывода корпуса	Обозначение вывода	Описание	(pad_control =0)			(pad_control =1)			(pad_control =2)			(pad_control = 3) Аналоговая функция
			Назначение	Тип	Описание	Назначение	Тип	Описание	Назначение	Тип	Описание	
1	PORT_1_12	Многофункциональный вывод. Порт 1, разряд 12	GPIO1_12	Вход-выход	Порт общего назначения 1. Разряд 12	I2C1_sda	Вход-выход	Интерфейс I2C 1, линия данных	UART0_ndtr	Выход	Интерфейс UART_0. Готовность данных приемника	DAC0 (ANA_3V)
2	PORT_1_11	Многофункциональный вывод. Порт 1, разряд 11	GPIO1_11	Вход-выход	Порт общего назначения 1. Разряд 11	UART1_nrts	Выход	Интерфейс UART 1, запрос на передачу				REF_ADC_DAC
3	PORT_1_10	Многофункциональный вывод. Порт 1, разряд 10	GPIO1_10	Вход-выход	Порт общего назначения 1. Разряд 10	UART1_ncts	Вход	Интерфейс UART 1, готовность передачи				
4	PORT_1_9	Многофункциональный вывод. Порт 1, разряд 9	GPIO1_9	Вход-выход	Порт общего назначения 1. Разряд 9	UART1_txd	Выход	Интерфейс UART 1, данные для передачи				
5	VCC	Основное питание 3.3В										
6	VDD	Выход системного LDO для подключения конденсаторов										
7	PORT_1_8	Многофункциональный вывод. Порт 1, разряд 8	GPIO1_8	Вход-выход	Порт общего назначения 1. Разряд 8	UART1_rxd	Вход	Интерфейс UART 1, принимаемые данные				
8	VBAT	Запасное питание батарейного домена 3.3В										
9	VSS	Общий вывод										
10	VCC_BU	Питание батарейного домена 3.3В										
11	VDD_BU	Выход батарейного LDO для подключения конденсаторов										
12	OSC32k_XO	Выход осциллятора 32К (3.3В)										
13	OSC32k_XI	Вход осциллятора 32К (3.3В)										
14	RST#	Внешний сброс (активный уровень 0)										
15	EXT_WU	Выход из режима пониженного потребления										

№ вывода корпуса	Обозначение вывода	Описание	(pad_control =0)			(pad_control =1)			(pad_control =2)			(pad_control = 3) Аналоговая функция
			Назначение	Тип	Описание	Назначение	Тип	Описание	Назначение	Тип	Описание	
16	RTC_ALAR M	Будильник (активный уровень 1)										
17	BOOT_0	Вход управления устройством загрузки										
18	BOOT_1	Вход управления устройством загрузки										
19	VPRG	Напряжение программирования OTP 8.0В										
20	VCC	Основное питание 3.3В										
21	PORT_1_7	Многофункциональный вывод. Порт 1, разряд 7	GPIO1_7	Вход-выход	Порт общего назначения 1. Разряд 7	SPI1_n_ss_out_3	Выход	Интерфейс SPI 1, сигнал выбора ведомого 3	digital_test_pad	Выход	Выход цифровой подсистемы тестирования аналоговых блоков	АЦП_1
22	PORT_1_6	Многофункциональный вывод. Порт 1, разряд 6	GPIO1_6	Вход-выход	Порт общего назначения 1. Разряд 6	SPI1_n_ss_out_2	Выход	Интерфейс SPI 1, сигнал выбора ведомого 2	UART0_ddis	Выход	Сигнал считывания принятых данных	
23	PORT_1_5	Многофункциональный вывод. Порт 1, разряд 5	GPIO1_5	Вход-выход	Порт общего назначения 1. Разряд 5	SPI1_n_ss_out_1	Выход	Интерфейс SPI 1, сигнал выбора ведомого 1	UART0_ck	Выход	Сигнал синхронизации для приема и передачи	АЦП_0
24	VDD	Выход системного LDO для подключения конденсаторов										
25	PORT_1_4	Многофункциональный вывод. Порт 1, разряд 4	GPIO1_4	Вход-выход	Порт общего назначения 1. Разряд 4	SPI1_n_ss_out_0	Выход	Интерфейс SPI 0, сигнал выбора ведомого 0	Timer32_2_Tx	Вход	32х-разрядный таймер2. Внешний вход тактирования	
26	PORT_1_3	Многофункциональный вывод. Порт 1, разряд 3	GPIO1_3	Вход-выход	Порт общего назначения 1. Разряд 3	SPI1_n_ss_in	Вход	Интерфейс SPI 1, сигнал выбора в режиме ведомого	Timer32_2_ch4	Вход-выход	32х-разрядный таймер2. Каналы 1-3. Выход-ШИМ, Вход - захват/сравнение	
27	PORT_1_2	Многофункциональный вывод. Порт 1, разряд 2	GPIO1_2	Вход-выход	Порт общего назначения 1. Разряд 2	SPI1_clk	Вход-выход	Интерфейс SPI 0, тактовый сигнал	Timer32_2_ch3	Вход-выход		
28	PORT_1_1	Многофункциональный вывод. Порт 1, разряд 1	GPIO1_1	Вход-выход	Порт общего назначения 1. Разряд 1	SPI1_mosi	Вход-выход	Интерфейс SPI 1, линия	Timer32_2_ch2	Вход-выход		

№ вывода корпуса	Обозначение вывода	Описание	(pad_control =0)			(pad_control =1)			(pad_control =2)			(pad_control = 3) Аналоговая функция
			Назначение	Тип	Описание	Назначение	Тип	Описание	Назначение	Тип	Описание	
								данных от ведущего к ведомому				
29	VSS	Общий вывод										
30	PORT_1_0	Многофункциональный вывод. Порт 1, разряд 0	GPIO1_0	Вход-выход	Порт общего назначения 1. Разряд 0	SPI1_miso	Вход-выход	Интерфейс SPI 1, линия данных от ведомого к ведущему	Timer32_2_ch 1	Вход-выход	32х-разрядный таймер2. Канал 4	
31	PORT_2_7	Многофункциональный вывод. Порт 2, разряд 7	GPIO2_7	Вход-выход	Порт общего назначения 2. Разряд 7							
32	PORT_2_6	Многофункциональный вывод. Порт 2, разряд 6	GPIO2_6	Вход-выход	Порт общего назначения 2. Разряд 6	SPI0_n_ss_out_3	Выход	Интерфейс SPI 0, сигнал выбора ведомого 3	UART1_ck	Выход	Сигнал синхронизации для приема и передачи	
33	PORT_2_5	Многофункциональный вывод. Порт 2, разряд 5	GPIO2_5	Вход-выход	Порт общего назначения 2. Разряд 5	SPIFI_DATA_3	Вход-выход	Интерфейс SPIFI, шина данных, разряд 3				
34	PORT_2_4	Многофункциональный вывод. Порт 2, разряд 4	GPIO2_4	Вход-выход	Порт общего назначения 2. Разряд 4	SPIFI_DATA_2	Вход-выход	Интерфейс SPIFI, шина данных, разряд 2				
35	PORT_2_3	Многофункциональный вывод. Порт 2, разряд 3	GPIO2_3	Вход-выход	Порт общего назначения 2. Разряд 3	SPIFI_DATA_1	Вход-выход	Интерфейс SPIFI, шина данных, разряд 1	UART1_nri	Вход	Звонок (вызов) на телефонной линии	
36	PORT_2_2	Многофункциональный вывод. Порт 2, разряд 2	GPIO2_2	Вход-выход	Порт общего назначения 2. Разряд 2	SPIFI_DATA_0	Вход-выход	Интерфейс SPIFI, шина данных, разряд 0	UART1_ndsr	Вход	Сигнал готовности источника данных	
37	PORT_2_1	Многофункциональный вывод. Порт 2, разряд 1	GPIO2_1	Вход-выход	Порт общего назначения 2. Разряд 1	SPIFI_CS	Выход	Интерфейс SPIFI, сигнал CS	UART1_dcd	Вход	Сигнал обнаружения несущей	
38	PORT_2_0	Многофункциональный вывод. Порт 2, разряд 0	GPIO2_0	Вход-выход	Порт общего назначения 2. Разряд 0	SPIFI_SCLK	Вход-выход	Интерфейс SPIFI, тактовый сигнал	UART1_ndtr	Выход	Готовность приемника данных	
39	OSC32M_XO	Выход осциллятора 32M (3.3В)										
40	OSC32M_XI	Вход осциллятора 32M (3.3В)										
41	VDD	Выход системного LDO для подключения конденсаторов										

№ вывода корпуса	Обозначение вывода	Описание	(pad_control =0)			(pad_control =1)			(pad_control =2)			(pad_control = 3) Аналоговая функция
			Назначение	Тип	Описание	Назначение	Тип	Описание	Назначение	Тип	Описание	
42	PORT_0_15	Многофункциональный вывод. Порт 0, разряд 15	GPIO0_15	Вход-выход	Порт общего назначения 0. Разряд 15	TDO	Выход	Интерфейс JTAG. Выход данных				
43	PORT_0_14	Многофункциональный вывод. Порт 0, разряд 14	GPIO0_14	Вход-выход	Порт общего назначения 0. Разряд 14	TRSTn	Вход	Интерфейс JTAG. Сброс (активный уровень 0)				
44	PORT_0_13	Многофункциональный вывод. Порт 0, разряд 13	GPIO0_13	Вход-выход	Порт общего назначения 0. Разряд 13	TMS	Вход	Интерфейс JTAG. Сигнала управления	Timer16_2_out	Выход	16-разрядный таймер 2.Выход	АЦП_7
45	PORT_0_12	Многофункциональный вывод. Порт 0, разряд 12	GPIO0_12	Вход-выход	Порт общего назначения 0. Разряд 12	TCK	Вход	Интерфейс JTAG. Сигнал тактирования	Timer16_2_in 2	Вход	16-разрядный таймер 2.Вход 2	
46	PORT_0_11	Многофункциональный вывод. Порт 0, разряд 11	GPIO0_11	Вход-выход	Порт общего назначения 0. Разряд 11	TDI	Вход	Интерфейс JTAG. Вход данных	Timer16_2_in 1	Вход	16-разрядный таймер 2.Вход 1	АЦП_6
47	PORT_0_10	Многофункциональный вывод. Порт 0, разряд 10	GPIO0_10	Вход-выход	Порт общего назначения 0. Разряд 10	I2C0_scl	Вход-выход	Интерфейс I2C 0, сигнал тактирования	Timer16_1_out	Выход	16-разрядный таймер 1.Выход	
48	PORT_0_9	Многофункциональный вывод. Порт 0, разряд 9	GPIO0_9	Вход-выход	Порт общего назначения 0. Разряд 9	I2C0_sda	Вход-выход	Интерфейс I2C 0, линия данных	Timer16_1_in 2	Вход	16-разрядный таймер 1.Вход 2	АЦП_5
49	PORT_0_8	Многофункциональный вывод. Порт 0, разряд 8	GPIO0_8	Вход-выход	Порт общего назначения 0. Разряд 8	UART0_nrts	Выход	Интерфейс UART 0, запрос на передачу	Timer16_1_in 1	Вход	16-разрядный таймер 1.Вход 1	
50	PORT_0_7	Многофункциональный вывод. Порт 0, разряд 7	GPIO0_7	Вход-выход	Порт общего назначения 0. Разряд 7	UART0_ncts	Вход	Интерфейс UART 0, готовность передачи	Timer16_0_out	Выход	16-разрядный таймер 0.Выход	АЦП_4
51	PORT_0_6	Многофункциональный вывод. Порт 0, разряд 6	GPIO0_6	Вход-выход	Порт общего назначения 0. Разряд 6	UART0_txd	Выход	Интерфейс UART 0, данные для передачи	Timer16_0_in 2	Вход	16-разрядный таймер 0.Вход 2	
52	VCC	Основное питание 3.3В										
53	PORT_0_5	Многофункциональный вывод. Порт 0, разряд 5	GPIO0_5	Вход-выход	Порт общего назначения 0. Разряд 5	UART0_rxd	Вход	Интерфейс UART 0, принимаемые данные	Timer16_0_in 1	Вход	16-разрядный таймер 0.Вход 1	
54	PORT_0_4	Многофункциональный вывод. Порт 0, разряд 4	GPIO0_4	Вход-выход	Порт общего назначения 0. Разряд 4	SPI0_n_ss_out_0	Выход	Интерфейс SPI 0, сигнал выбора ведомого 0	Timer32_1_Tx	Вход	32х-разрядный таймер1. Внешний вход тактирования	АЦП_3

№ вывода корпуса	Обозначение вывода	Описание	(pad_control =0)			(pad_control =1)			(pad_control =2)			(pad_control = 3) Аналоговая функция
			Назначение	Тип	Описание	Назначение	Тип	Описание	Назначение	Тип	Описание	
55	PORT_0_3	Многофункциональный вывод. Порт 0, разряд 3	GPIO0_3	Вход-выход	Порт общего назначения 0. Разряд 3	SPI0_n_ss_in	Вход	Интерфейс SPI 0, сигнал выбора в режиме ведомого	Timer32_1_ch 4	Вход-выход	32х-разрядный таймер1. Каналы 1-4. Выход-ШИМ, Вход - захват/сравнение	
56	PORT_0_2	Многофункциональный вывод. Порт 0, разряд 2	GPIO0_2	Вход-выход	Порт общего назначения 0. Разряд 2	SPI0_clk	Вход-выход	Интерфейс SPI 0, тактовый сигнал	Timer32_1_ch 3	Вход-выход		АЦП_2
57	PORT_0_1	Многофункциональный вывод. Порт 0, разряд 1	GPIO0_1	Вход-выход	Порт общего назначения 0. Разряд 1	SPI0_mosi	Вход-выход	Интерфейс SPI 0, линия данных от ведущего к ведомому	Timer32_1_ch 2	Вход-выход		
58	PORT_0_0	Многофункциональный вывод. Порт 0, разряд 0	GPIO0_0	Вход-выход	Порт общего назначения 0. Разряд 0	SPI0_miso	Вход-выход	Интерфейс SPI 0, линия данных от ведомого к ведущему	Timer32_1_ch 1	Вход-выход		REF_TST, Внешний опорный сигнал для тестирования
59	VSS	Общий вывод										
60	PORT_1_15	Многофункциональный вывод. Порт 1, разряд 15	GPIO1_15	Вход-выход	Порт общего назначения 1. Разряд 15	SPI0_n_ss_out_2	Выход	Интерфейс SPI 0, сигнал выбора ведомого 2	UART0_nri	Вход	Интерфейс UART_0. Звонок (вызов) на телефонной линии	TEST MUX OUT, Выход системы аналогового тестирования
61	PORT_1_14	Многофункциональный вывод. Порт 1, разряд 14	GPIO1_14	Вход-выход	Порт общего назначения 1. Разряд 14	SPI0_n_ss_out_1	Выход	Интерфейс SPI 0, сигнал выбора ведомого 1	UART0_ndsr	Вход	Интерфейс UART_0. Сигнал готовности источника данных	
62	AVCC	Питание аналоговых блоков 3.3В										
63	AVSS	Общий вывод аналоговых блоков										
64	PORT_1_13	Многофункциональный вывод. Порт 1, разряд 13	GPIO1_13	Вход-выход	Порт общего назначения 1. Разряд 13	I2C1_scl	Вход-выход	Интерфейс I2C 1, сигнал тактирования	UART0_ndcd	Вход	Интерфейс UART_0. Сигнал обнаружения несущей	DAC1 (ANA_3V)