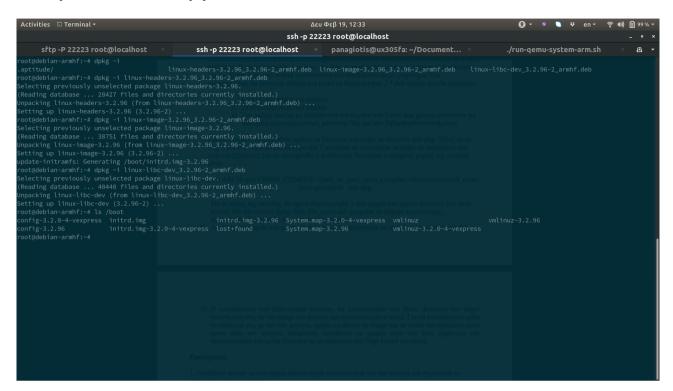
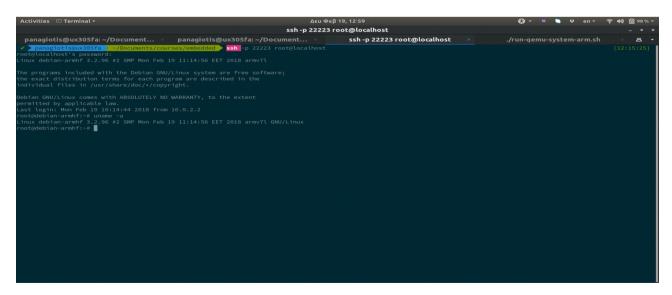
2η Άσκηση

1. Εκτελέστε uname -a στον qemu εφόσον έχετε εγκαταστήσει τον νέο πυρήνα και σημειώστε το όνομα του νέου σας πυρήνα.

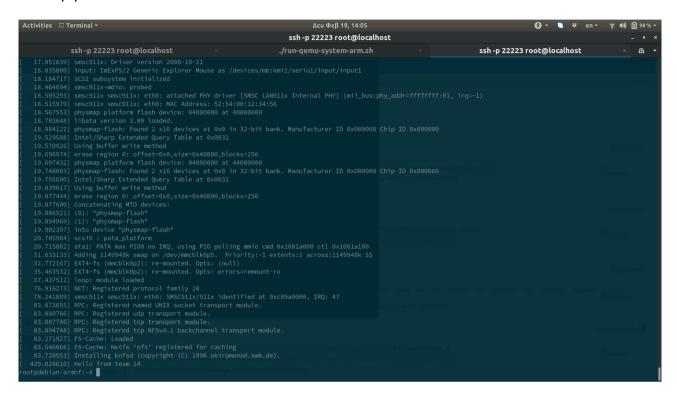


Παραπάνω φαίνεται μόλις εκτελέσουμε τις εντολές dpkg -i {package}.deb, όπου package = {linux-headers, linux-image, linux-glibc}, που δημιουργήθηκαν με το cross compilation του πυρήνα με τον linaro, που αντιστοιχούσε στη host και τη guest αρχιτεκτονική των μηχανημάτων που χρησιμοποιήθηκαν(https://releases.linaro.org/components/toolchain/binaries/4.9-2017.01/arm-linux-gnueabihf/gcc-linaro-4.9.4-2017.01-x86 64 arm-linux-gnueabihf.tar.xz). Στη συνέχεια κατεβάσαμε στο host τα {initrd.img,vmlinuz}-3.2.96 και τα δώσαμε ως ορίσματα στο boot του debian του guest. Μετά εκτελέσαμε στο guest το uname -a:



Για την εγκατάσταση του system call:

- 1. Αντικαθιστούμε τα αρχεία linux/arch/arm/kernel/calls.S, linux/arch/arm/kernel/sys_arm.c, arch/arm/include/asm/unistd.h με τα αντίστοιχα που επισυνάπτονται.
- 2. Ξανακάνουμε compile τον πυρήνα.
- 3. Εκτελούμε το hello.c που επισυνάπτεται και εκτελούμε την εντολή dmesg για να δούμε το log του πυρήνα.



Το αποτέλεσμα φαίνεται στην τελευταία γραμμή(Hello from team 14).

Bonus άσκηση: Προγραμματισμός του Zybo Zync-7000 σε FreeRTOS

Αρχικά έπρεπε να γίνει σωστά η διαμόρφωση του FPGA fabric, ώστε να συνδεθεί η είσοδος/έξοδος των επεξεργαστών με το GPIO της πλατφόρμας, το οποίο έγινε με το Xilinx Vivado. Οι οδηγίες που ακολουθήθηκαν είναι στο παρακάτω link: https://reference.digilentinc.com/learn/programmable-logic/tutorials/zybo-getting-started-with-zynq/start

Είναι πολύ σημαντικό να περιγραφεί σωστά το hardware σε block διάγραμμα για να παραχθεί το bitstream που θα προγραμματίσει το FPGA.

Χρησιμοποιήθηκε η xgpio.h για ανάγνωση από τα dip switches και εγγραφή στα leds. Από το FreeRTOS έγινε χρήση των tasks, ένα task/led, η εισαγωγή της καθυστέρησης με την νTaskDelay και με τη βοήθεια του scheduler με την κλήση νTaskStartScheduler ήρθε το επιθυμητό αποτέλεσμα(zybo.c) για τα 4 LEDs.