| Resumo Modelos Referências - PPGCC |

LIVROS

NUM e ALPHA: [ref] <autor(es)>. "<título>". {<cidade, estado OU país>:} <editora>, <ano>, {edição}, {volume}, <páginas>. {<nota>}.

[1] W. Wolf. "Computers as components: principles of embedded computing system design". Morgan Kaufmann Publishers, 2001, 662p.

APALIKE: [ref] <autor(es)> (<ano>). <título>. {<numero OU volume>} {<série>}. <editora>, <cidade, estado OU país>, {<edição>}. {nota}.

Wolf, W. (2001). Computers as components: principles of embedded computing system design. Morgan Kaufmann Publishers, New York, EUA.

PERIÓDICOS E REVISTAS

(Para artigos do arXiv, também utilizar este padrão)

NUM e ALPHA: [ref] <autor[es]>. "<título>", <revista>, vol. <volume-issue>, <mês ano>, <páginas>.

- [1] Bergamaschi, R. A. "Automating the design of SOCs using cores". IEEE Design and Test of Computers, vol. 18-5, Set-Out 2001, pp. 32 -45.
- [2] Peters, M. E. "Deep Contextualized Word Representations". arXiv Preprint, vol. 1802.05365, Fev 2018, pp. 15.

APALIKE: [ref] <autor[es]>. (<mês ano>). <título>, <revista>, <volume-issue>, <páginas>.

Bergamaschi, R. A. (Set, 2001). Automating the design of socs using cores. *IEEE Design and Test of Computers*, vol. 18-5, pp. 32–45. Peters, M. E. (Fev, 2018). Deep contextualized word representations. arXiv Preprint, vol. 1802.05365, pp. 15.

CONFERÊNCIAS

NUM e ALPHA: [ref] <autor[es]>. "<título>". In: <conferência>, <ano>, <número de páginas ou páginas>.

[1] Bergamaschi, R. A.; Lee, W. R. "Designing systerns-on-chip using cores". In: Proceedings of the 37th Design Automation Conference, 2000, 6p.

APALIKE: [ref] <autor[es]>. <ano>. <título>. In <conferência>, <número de páginas ou páginas>, <cidade, estado OU país>. <publicador ex. Springer, SBC>.

Bergamaschi, R. A., & Lee, W. R. (2000). Designing systems-on-chip using cores. In *Proceedings of the 37th Design Automation Conference*, pp. 585–590, Porto Alegre, RS. Springer.

DISSERTAÇÕES, TESES E MONOGRAFIA

NUM e ALPHA: [ref] <autor[es]>. "<título>", <tipo>, <local>, <ano>, <páginas>.

[1] Mesquita, D. "Contribuições para Reconfiguração Parcial, Remota e Dinâmica de FPGAs", Tese de Doutorado, Programa de Pós-Graduação em Ciência da Computação, PUCRS, 2001, 103p.

APALIKE: [ref] <autor[es]>. (<ano>). <título>, <tipo>, <local>. <cidade, estado OU país>

Mesquita, D. (2001). Contribuições para reconfiguração parcial, remota e dinâmica de FPGAs. (Dissertação de mestrado), Programa de Pós-Graduação em Ciência da Computação, PUCRS, Porto Alegre, RS.

RELATÓRIOS TÉCNICOS

NUM e ALPHA: [ref] <autor[es]>. "<título>", <tipo>, <local>, <ano>, <páginas>.

[1] Mesquita, D. "Contribuições para reconfiguração parcial, remota e dinâmica de FPGAs", Relatório técnico, Programa de Pós-Graduação em Ciência da Computação, PUCRS, 2001, 103p.

APALIKE: [ref] <autor[es]>. (<ano>). <título>, <tipo>, <local>.

Mesquita, D. (2001). Contribuições para reconfiguração parcial, remota e dinâmica de FPGAs. (Relatório técnico), Programa de Pós-Graduação em Ciência da Computação, PUCRS.

HOME PAGES

NUM e ALPHA: [ref] <autor[es] ou empresa>. "<título>". Capturado em: <URL>, <mês ano>.

[1] XILINX INC. "Virtex Series Configuration Architecture User Guide". Recuperado de: http://www.xilinx.com/xapp/xapp151.pdf, Maio 2002.

APALIKE: [ref] <autor[es] ou empresa>. (<ano>). <título>. Recuperado de <URL>. <mês ano do acesso>

INC, X. (2001). Virtex series configuration architecture user guide. Recuperado de http://www.xilinx.com/xapp/xapp151.pdf. Maio 2002.

BOOKLET

(Um trabalho que foi impresso e encadernado, mas que não é distribuído sob o nome de alguma editora ou instituição)

NUM e ALPHA: [ref] <autor(es)>. "<título>". Recuperado de <endereço web>, <cidade, estado OU país>, <ano>, <páginas>.

[1] Silva, W. "Computers as components: principles of embedded computing system design". http://www.pucrs.br/, Porto Alegre, RS, 2001, 56-67p.

APALIKE: [ref] <autor(es)> (<ano>). <título>. Recuperado de <endereço web>. <cidade, estado OU país>.

Silva., W. (2001). Computers as components: principles of embedded computing system design. Recuperado de http://www.pucrs.br/, Porto Alegre, RS.

INBOOK

(Uma parte de um livro, com ou sem título (pode levar apenas o nome do capítulo). Pode ser um capítulo de livro (ou seção, etc.) E/OU um intervalo de páginas com autoria definida*. A identificação do capítulo pode ser por número (cap. 5) ou por título (cap. Introdução à Computação).

*Cada autor se responsabiliza por um capítulo próprio, identificado no início do referido capítulo.)

NUM e ALPHA: [ref] <autor(es)>. "<título>": <editora>, <ano>, <capítulo>, <páginas>.

[1] Silva, W. "Computers as components: principles of embedded computing system design". Morgan Kaufmann Publishers, 2001, 5, pp. 56-67.

APALIKE: [ref] <autor(es)> (<ano>). <titulo>, <capitulo>, <páginas>. <editora ou editores>, <cidade, estado OU país>.

Santos, W. (2001). Computers as components: principles of embedded computing system design, cap. 5, pp. 56–67. Morgan Kaufmann Publishers, Porto Alegre, RS.

PARTE DE COLEÇÕES

(Uma parte de uma coleção, em geral um livro que possui título próprio ou subtítulo (seguidos da expressão "In:").)

NUM e ALPHA: [ref] <autor[es]>. "<título>". In: <coleção>: <editora>, <ano>.

[1] Grandstrand, O. "Innovation and intellectual property rights". In: The Oxford Handbook of Innovation, Oxford University Press, 2004.

APALIKE: [ref] <autor[es]>. <ano>. <título>. In <coleção>, <editora>.

Grandstrand, O. (2004). Innovation and intellectual property rights. In *The Oxford Handbook of Innovation*, vol. 1, pp. 266-290. Oxford University Press, 1 ed.

OBSERVAÇÕES GERAIS

- Campos entre "{...}" são campos opcionais, mas se forem utilizados para uma referência, precisam ser utilizados para todas as demais referências do mesmo tipo.
- Para nomes de estados ou países podem siglas ou por extenso.
- A especificação dos meses pode estar abreviado ou por extenso.
- Em citações à Home Pages, o site pode vir precedido por: "Capturado em; Recuperado de; Source, e etc"

Criado por Olimar Borges.

Dúvidas, ajuda ou sugestões: olimar.borges@acad.pucrs.br