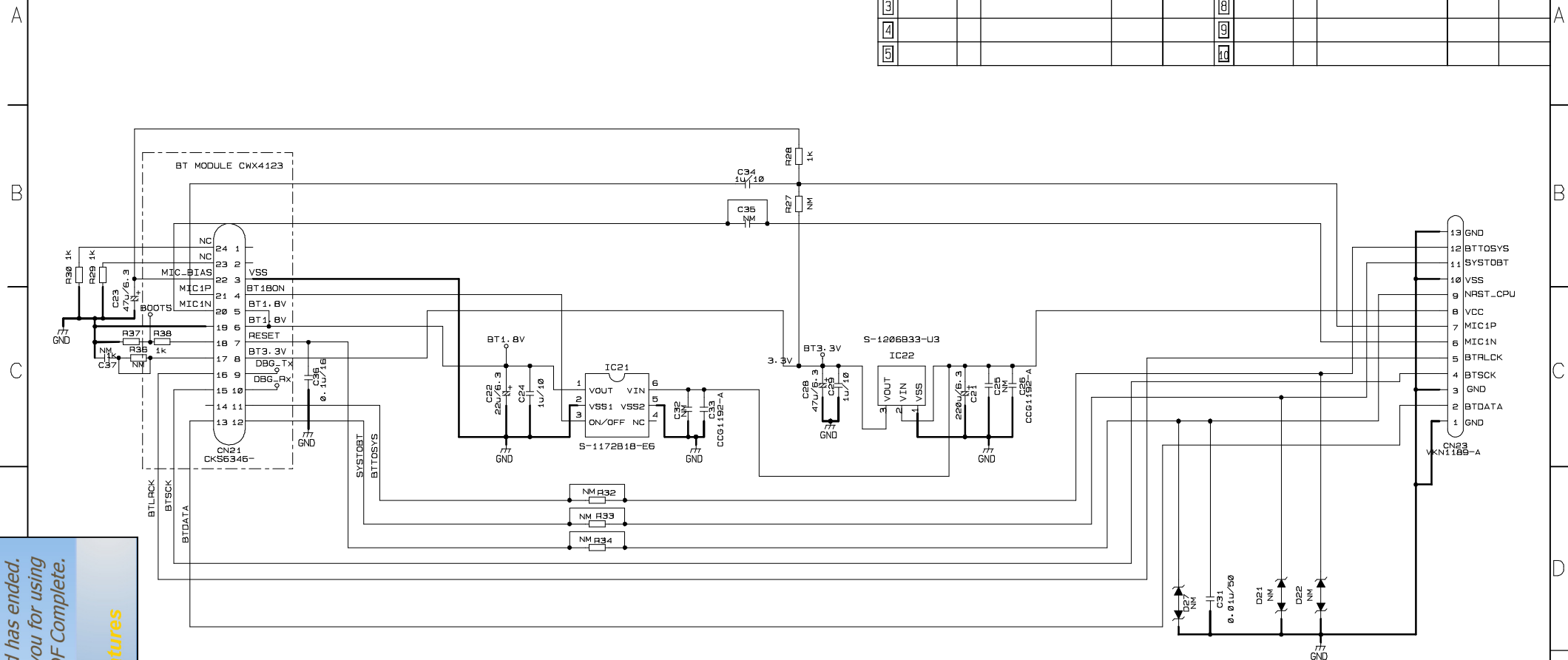



企圖製表 PLAN NO.	記号 MRK.	年月日 DATE (YYMMDD)	制表 BUPP.	設計変更連絡番号 DESIGN CHANGE NO.	変更者 RVSD. BY	承認 APPR. BY	記号 MRK.	年月日 DATE (YYMMDD)	制表 BUPP.	設計変更連絡番号 DESIGN CHANGE NO.	変更者 RVSD. BY	承認 APPR. BY
	1						6					
	2						7					
	3						8					
	4						9					
	5						10					



**PDF Complete**  
*Your complimentary  
use period has ended.  
Thank you for using  
PDF Complete.*  
**Click Here to upgrade to  
Unlimited Pages and Expanded Features**

```
Sch. file name      : qnp3043a.cir
PCB file name       : qnp3043a.pcb
Panel file name     : qnx3023a.pnl
Update date         : 16 MAY 2011
```

承認 APPROVED BY R. YAMAOKA 2011/05/18		照査 CHECKED BY T. PORNPONG 2011/05/18		回路図名 DEH-4400BT/XNEW5		系列 モデル 総合 系列 ユニット	
設計 DESIGNED BY C. WATCHARAPONG 2011/05/18		製図 DRAWN BY C. WATCHARAPONG 2011/05/18		用紙 A 3 SIZE		CIRCUIT DIAGRAM NAME DEH-4400BT/XNEW5 BT UNIT CIRCUIT DIAGRAM	
				SERIES MODEL OVERALL SERIES UNIT			
				NO.			