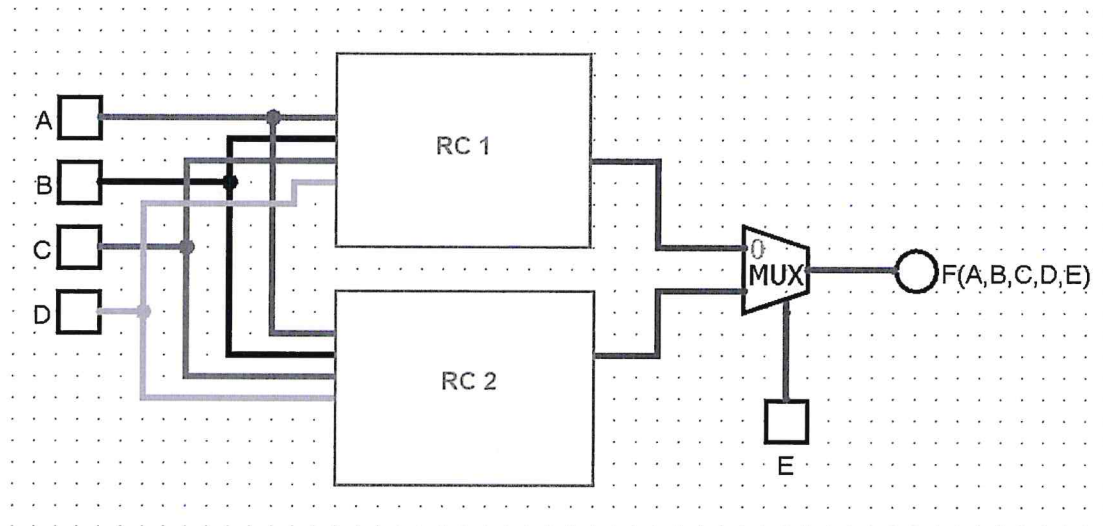


## ESERCIZIO 1

- (A) Data la seguente espressione algebrica, si identifichino, **solo attraverso un processo algebrico**, le reti RC1 e RC2 di figura.

$$F(A,B,C) = A'CD'E' + ABDE + CBD'E + A'B'CE + BC'DE' + ABCE' + A'C'DE + A'B'DE'$$



- (B) Si ricavino, attraverso un solo processo algebrico, l'intersezione di RC1 con AB (lo si denomini H) e l'intersezione di RC2 sempre con AB (lo si denomini G). Si ricordi che  $F \text{ AND } G$  rappresenta l'intersezione di F con G.
- (C) dimostri che H e G sono identiche attraverso un unico processo algebrico. Si ricordi che  $F \text{ xor } G = 0$  se e solo se F e G producono sempre le stesse uscite. Descrivere tutti i passaggi eseguiti durante la dimostrazione per garantire la completezza dell'argomentazione.
- (D) Si sintetizzi la funzione  $ABD + ABCD'$  utilizzando solo porte NAND a 3 ingressi.

NOTA: Per garantire la validità di ogni risposta, è essenziale fornire una descrizione esplicita delle proprietà e/o teoremi dell'algebra booleana che sono stati utilizzati per rispondere in ogni richiesta.

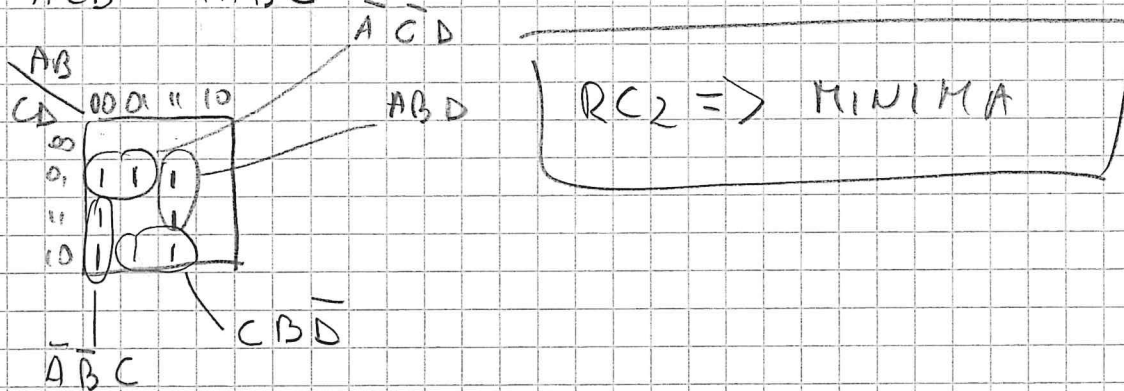
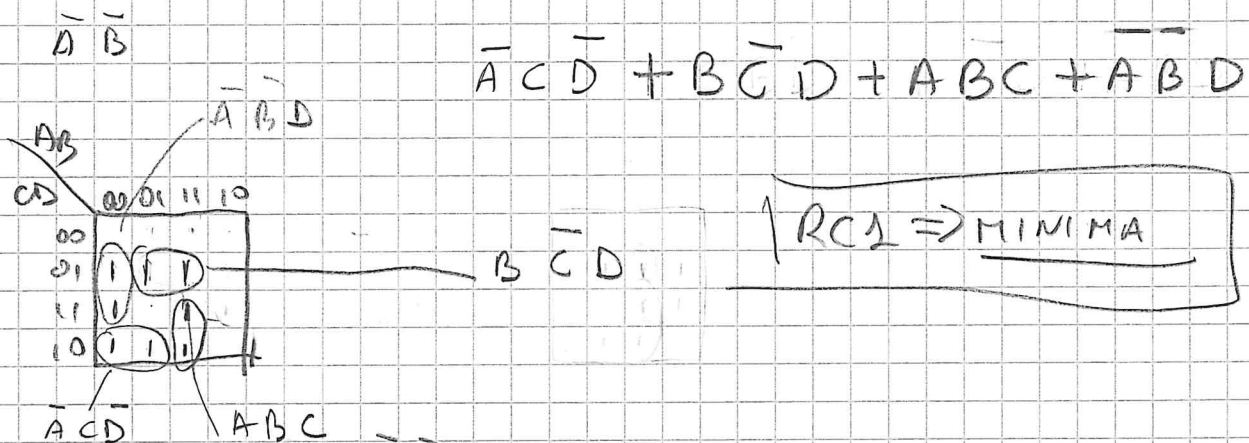
$$RC1 = E' (\bar{A}\bar{C}\bar{D} + \bar{B}\bar{C}D + ABC + \bar{A}\bar{B}D)$$

$$RC2 = E (ABD + CB\bar{D} + \bar{A}\bar{B}C + \bar{A}\bar{C}D)$$

SHANNON

↑  
a'wne

ES (1)



$$H = RC1 \text{ AND } AB = ABC\bar{D} + ABC$$

$$G = RC2 \text{ AND } AB = ABD + ABC\bar{D}$$

$$(ABC\bar{D} + ABC)(ABD + ABC\bar{D}) + (ABC\bar{D} + ABC)(ABD + ABC\bar{D}) \quad \boxed{\text{XOR}}$$

$$(\bar{A} + \bar{B} + C + \bar{D})(\bar{A} + \bar{B} + C)(ABD + ABC\bar{D}) + (ABC\bar{D} + ABC)(\bar{A} + \bar{B} + \bar{D})(\bar{A} + \bar{B} + C + D)$$

$$[\bar{A} + \bar{B} + \cancel{A}D + \bar{D}C] \underbrace{[ABD + ABC\bar{D}]}_{\emptyset} + (ABC\bar{D} + ABC) \underbrace{[\bar{A} + \bar{B} + \bar{D}C]}_{\emptyset} = \emptyset + \emptyset = 0$$

$$ABD + ABC\bar{D} = ABCD + ABC\bar{D} + ABC\bar{D} = ABC + ABD$$

$$ABC + ABD = \overline{\overline{ABC}} \cdot \overline{\overline{ABD}} \quad \Rightarrow \overline{D} \cdot \overline{D} = 1$$

Data la seguente funzione di uscita multipla e non completamente specificata.

- Identificare con il metodo di Quine-McCluskey tutti gli implicant primi.
- Calcolare con il metodo di Quine-McCluskey una copertura minima usando come funzione di costo il numero di letterali della copertura.

Si scriva la funzione ottenuta e si indichi il costo in termini di letterali.

[illegible]

	m2	m5	m13	m15		m0	m5	m12	m14	LETTERALI
P0	X									4
P1									X	4
P2						X				3
P3						X				3
P4										3
P5		X					X			3
P6	X									3
P7		X	X				X			3
P8								X		3
P9							X	X		3
P10			X	X						3
P11				X						3

P4 copre solo DC: eliminato

**ESSENZIALITA'**

NON CI SONO ESSENZIALITA'

**DOMINANZA RIGHE**

	m2	m5	m13	m15		m0	m5	m12	m14	LETTERALI
P0	X									4
P1									X	4
P2						X				3
P3						X				3
P5		X					X			3
P6	X									3
P7		X	X				X			3
P8								X		3
P9								X	X	3
P10			X	X						3
P11				X						3

P6 domina P0

P9 domina P1

P3 domina P2

P7 domina P5

P9 domina P8

P10 domina P11

**DOMINANZA COLONNE**

	m2	m5	m13	m15		m0	m5	m12	m14	LETTERALI
P3						X				3
P6	X									3
P7		X	X				X			3
P9								X	X	3
P10			X	X						3

m5 di F1 domina m13

m12 di F2 domina m14

**ESSENZIALITA'**

	m2	m5	m15		m0	m5	m12	LETTERALI
P3					X			3
P6	X							3
P7		X				X		3
P9							X	3
P10			X					3

Tutti Essenziali

F1= P6 + P7 + P10

F2= P3 + P7 + P9

che diventa

Costo: 15

F1= m2m3 + m13m15 = !a!bc + abd

F2= m0m2 + m12m14 = !a!b!d + ab!d

P7= m5m13 = abd

CD\AB	00	01	11	10
00	0	0	0	0
1 01	1	1	1	0
11	1	0	1	0
10	1	0	1	0

1\*2

0	0	0	0
1	1	1	0
0	0	0	0
1	0	1	0

0	4	12	8
1	5	13	9
3	7	15	11
2	6	14	10

	1	2	3
m0	0	1	0
m1	1	1	0
m2	1	1	0
m3	1	0	0
m4	0	0	0
m5	1	1	0
m6	0	0	0
m7	0	0	0
m8	0	0	0
m9	0	0	0
m10	0	0	0
m11	0	0	0
m12	0	1	0
m13	1	1	0
m14	1	1	0
m15	1	0	0

		1	2	3
m0	0000	0	1	0
m1	0001	1	1	0
m2	0010	1	1	0
m4	0100	0	0	0
m8	1000	0	0	0
m3	0011	1	0	0
m5	0101	1	1	0
m6	0110	0	0	0
m9	1001	0	0	0
m10	1010	0	0	0
m12	1100	0	1	0
m7	0111	0	0	0
m11	1011	0	0	0
m13	1101	1	1	0
m14	1110	1	1	0
m15	1111	1	0	0

1	0	1	0
1	1	1	0
0	0	0	0
1	0	1	0

1\*3

0	0	0	0
0	0	0	0
0	0	0	0
0	0	0	0

1\*2\*3

0	0	0	0
0	0	0	0
0	0	0	0
0	0	0	0

0	0	0	0
0	0	0	0
0	0	0	0
0	0	0	0

2\*3

0	0	0	0
0	0	0	0
0	0	0	0
0	0	0	0

Implicanti primi 12  
Implicanti 19

1 v	!a!b!c	m0m1	0	1	0	1	P	!a!c	m0m1m4m5	0	0	0	0	x
	!a!b!d	m0m2	0	1	0	1	P	!b!c	m0m1m8m9	0	0	0	0	x
2 v	!a!c!d	m0m4	0	0	0	0	x	!a!b	m0m1m2m3	0	0	0	0	x
2 P	!b!c!d	m0m8	0	0	0	0	x	!a!d	m0m2m4m6	0	0	0	0	x
0 x								!b!d	m0m2m8m10	0	0	0	0	x
0 x	!a!b!d	m1m3	1	0	0	1	P	!c!d	m0m4m8m12	0	0	0	0	x
	!a!c!d	m1m5	1	1	0	2	P							
1 v	!b!c!d	m1m9	0	0	0	0	x	!a!d	m1m3m5m7	0	0	0	0	x
2 v	!a!b!c	m2m3	1	0	0	1	P	!b!d	m1m3m9m11	0	0	0	0	x
0 x	!a!c!d	m2m6	0	0	0	0	x	!c!d	m1m5m9m13	0	0	0	0	x
0 x	!b!c!d	m2m10	0	0	0	0	x	!a!c	m2m3m6m7	0	0	0	0	x
0 x	!a!b!c	m4m5	0	0	0	0	x	!b!c	m2m3m10m11	0	0	0	0	x
1 v	!a!b!d	m4m6	0	0	0	0	x	c!d	m2m6m10m14	0	0	0	0	x
	!b!c!d	m4m12	0	0	0	0	x	!a!b	m4m5m6m7	0	0	0	0	x
0 x	a!b!c	m8m9	0	0	0	0	x	!b!c	m4m5m12m13	0	0	0	0	x
0 x	a!b!d	m8m10	0	0	0	0	x	!b!d	m4m6m12m14	0	0	0	0	x
2 v	a!c!d	m8m12	0	0	0	0	x	a!b	m8m9m10m11	0	0	0	0	x
2 P								a!c	m8m9m12m13	0	0	0	0	x
	!a!c!d	m3m7	0	0	0	0	x	!b!d	m8m10m12m14	0	0	0	0	x
1 v	!b!c!d	m3m11	0	0	0	0	x	cd	m3m7m11m15	0	0	0	0	x
	!a!b!d	m5m7	0	0	0	0	x	bd	m5m7m13m15	0	0	0	0	x
	!b!c!d	m5m13	1	1	0	2	P	bc	m6m7m14m15	0	0	0	0	x
	!a!b!c	m6m7	0	0	0	0	x	ad	m9m11m13m15	0	0	0	0	x
	!b!c!d	m6m14	0	0	0	0	x	ac	m10m11m14m15	0	0	0	0	x
	a!b!d	m9m11	0	0	0	0	x	ab	m12m13m14m15	0	0	0	0	x
	a!c!d	m9m13	0	0	0	0	x							
	a!b!c	m10m11	0	0	0	0	x							
	a!c!d	m10m14	0	0	0	0	x							
	a!b!c	m12m13	0	1	0	1	P							
	a!b!d	m12m14	0	1	0	1	P							
	b!c!d	m7m15	0	0	0	0	x							
	a!c!d	m11m15	0	0	0	0	x							
	a!b!d	m13m15	1	0	0	1	P							
	a!b!c	m14m15	1	0	0	1	P							



### ESERCIZIO 3

Si consideri l'operazione  $C = A - B$  tra due operandi, floating point, codificati secondo lo standard IEEE 754.

Se l'operando B è

$$B = 0 \mid 01111111 \mid 000000000000000000000000$$

e il risultato C è

$$C = 0 \mid 01111100 \mid 000000000000000000000000$$

Si scriva sia la codifica IEEE 754 (normalizzata) di A sia il suo valore decimale.

Per garantire la validità della risposta è necessario mostrare e giustificare tutti i passaggi effettuati.

$$C = A - B \rightarrow A = B + C$$

$$B = 0 \mid 01111111 \mid 000000000000000000000000$$

$$C = 0 \mid 01111100 \mid 000000000000000000000000$$

SCALE C ALLO STESSO ESPONENTE DI A (SHIFT 3 POSIZIONI DX)

$$B = 0 \mid 01111111 \mid 000000000000000000000000$$

$$C = 0 \mid 01111100 \mid 001000000000000000000000$$

---

$$A = 0 \mid 01111111 \mid 001000000000000000000000$$

GIÀ NORMALIZZATO.

VERIFICA:  $B_{10} = +2^{127-127}(1+0) = 1$

$$C_{10} = +2^{124-127}(1+0) = 2^{-3} = 0.125$$

$$A_{10} = 1.125_{10} = 0 \mid 01111111 \mid 001000000000000000000000$$

OK

0.125	
0.250	0
0.500	0
1	1

# ESERCIZIO 4

Data la seguente tabella degli stati di una macchina completamente specificata,

	0	1
A	E/1	A/1
B	D/0	I/0
C	B/0	A/1
D	B/1	A/1
E	D/0	I/0
F	E/1	A/1
G	E/1	G/0
H	B/1	A/0
I	F/0	B/1

datato di un  
ingens x  
do 1 bit

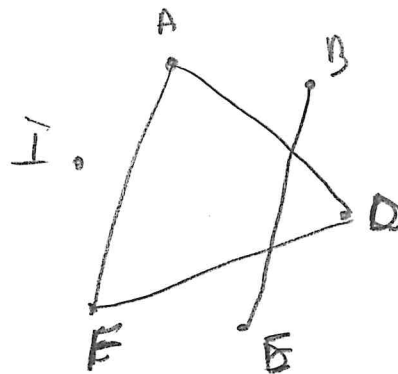
dato 0  
1 bit

- (1) Si effettui l'analisi di raggiungibilità considerando lo stato A come stato di reset, e rimuovendogli stati irraggiungibili;
- (2) Partendo dal risultato ottenuto al punto (1), si applichi l'analisi di equivalenza degli stati.
- (3) Si identifichi la macchina minima equivalente, e si riscriva la tabella degli stati ridotta;
- (4) Si sintetizzi la macchina minima usando FF di tipo SR. → codice binario
- (5) Si disegni il circuito evidenziando in modo preciso i segnali di RST e CLK e la loro connessione agli elementi di memoria utilizzati.

$$\textcircled{1} A(E) \rightarrow A(E(D, I)) \rightarrow A(E(D(B), I(F))) \rightarrow A(E(D(B), I(F)))$$

A B X D E F X A I

B	X				
D	E/1	X			
E	X	~	X		
F	~	X	E/1	X	
I	X	X	X	X	X
	A	B	D	E	F



ADF	BE/1	ADF/1
BE	ADF/0	I/0
I	ADF/0	BE/1
	0	1
00	α	β/1
01	β	α/0
10	γ	α/0
11	γ	β/1

I, {ADF}, {B, E}

t	S	R
00	0	X
01	1	0
11	X	0
10	0	1

Q <sub>1</sub> Q <sub>0</sub>	0	1
00	01/1	00/1
01	00/0	10/0
10	00/0	01/1

Q <sub>1</sub> Q <sub>0</sub>	0	1
00	0x, 10/1	0x, 0x/1
01	0x, 01/0	10, 01/0
10	01, 0x/0	01, 10/1

RST = 00

[illegible]

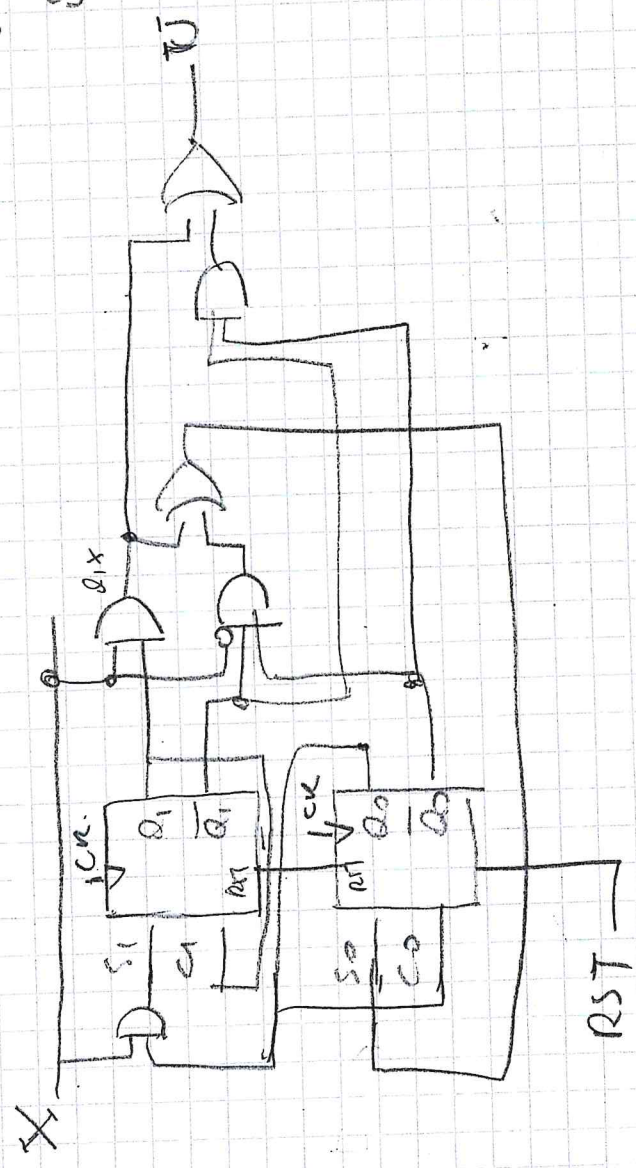
0	1	x	0
0	1	x	x

			X	( )
		O		
			X	O
		O		( )

1	X	0	X	-
0	X	X	X	1
	00	10	11	00

[illegible]

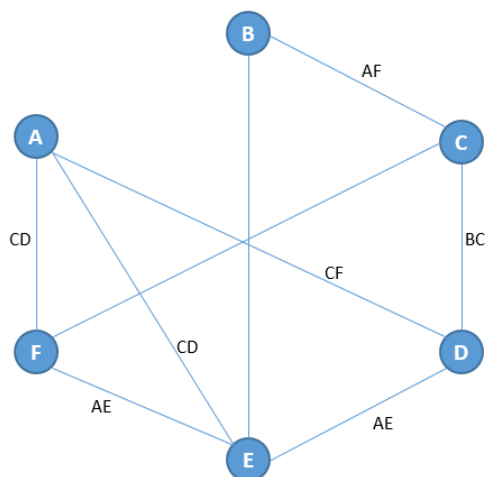
$$\gamma = 1 + \frac{v^2}{c^2}$$





## ESERCIZIO 5

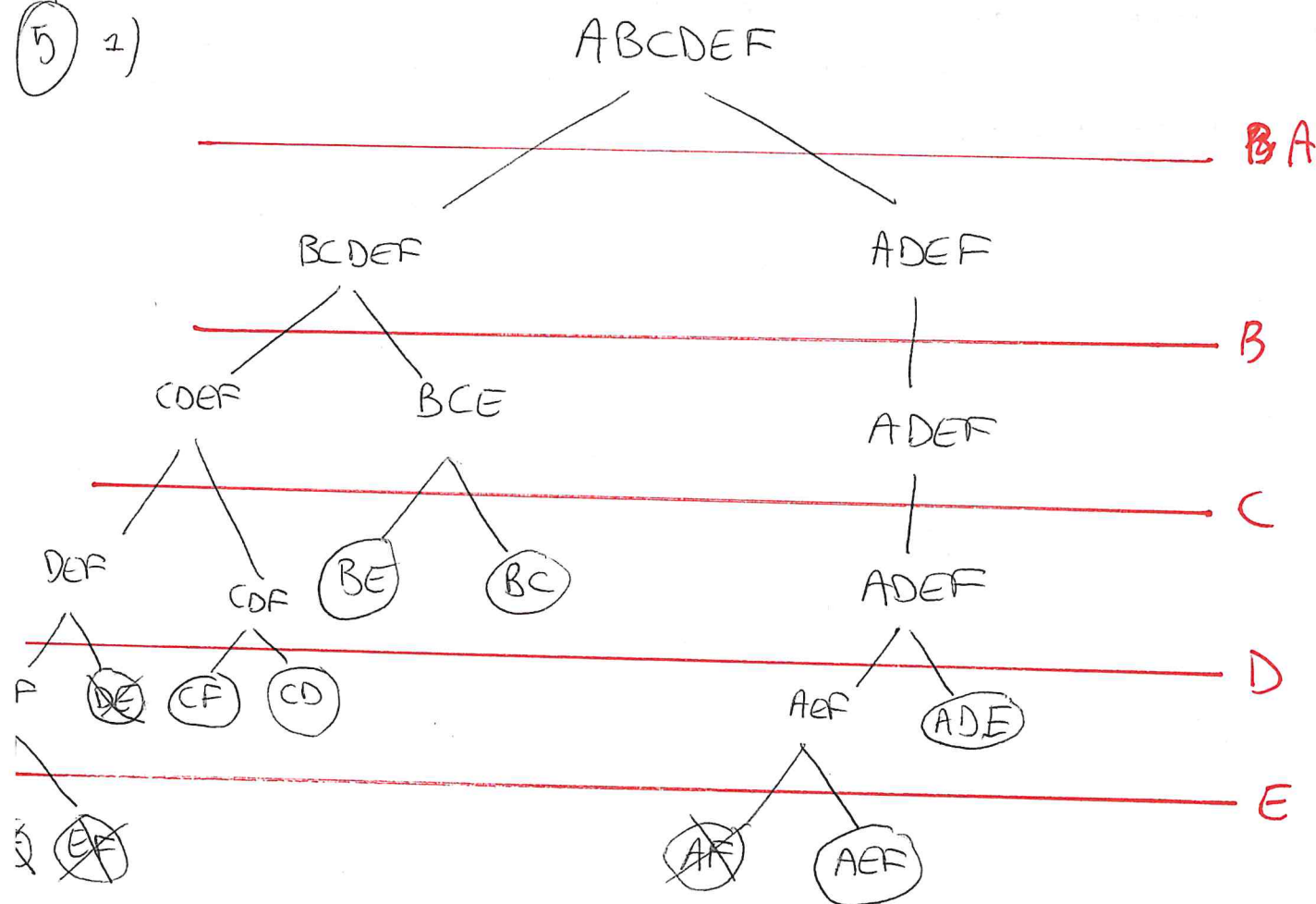
Dato il seguente grafo di compatibilità,



- (1) Si identifichino tutte le classi di massima compatibilità utilizzando l'algoritmo ad albero.  
*Nota: si verifichi anche graficamente che il risultato ottenuto è corretto.*
- (2) Se esiste, **sempre utilizzando le classi di massima compatibilità**, si identifichi una copertura della macchina più piccola rispetto a quella che le utilizza tutte.
- (3) "Questo grafo potrebbe essere anche di una macchina completamente specificata". Si giustifichi perché questa affermazione è vera o falsa.

Per garantire la validità delle risposte, è essenziale fornire una descrizione esplicita delle proprietà utilizzate e della teoria a cui si fa riferimento.

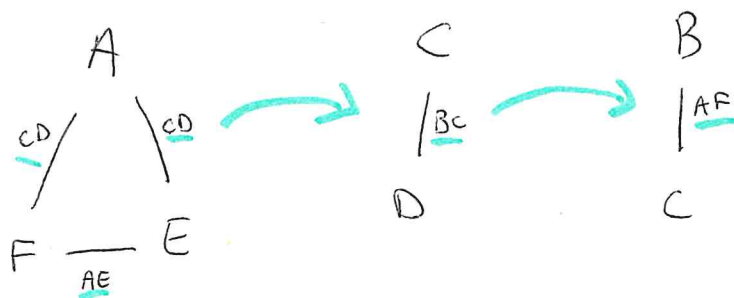
5) 1)



CLASSI MASSIMA COMPATIBILITÀ:

- A, E, F
- A, D, E
- B, E
- B, C
- C, F
- C, D

2) UNA POSSIBILE COBERTURA È:



$$\alpha = \{A, E, F\}$$

$$\beta = \{C, D\}$$

$$\gamma = \{B, C\}$$

3) L'AFFERMAZIONE È FALSA: È VIOLATA LA TRANSITIVITÀ, QUINDI  
NON INDUCE UNA CLASSE DI EQUIVALENZA E NON È POSSIBILE  
AVERE PARTIZIONI DISGIUNTE.

8

2

6

5