# 1

## ESERCIZIO 1

(a) Semplificare la funzione F(X, Y, Z) = X'(XY + Y'Z)' + Z' utilizzando le proprieta' e gli assiomi dell'algebra di Boole. Indicare, ad ogni passaggio, la proprieta' o l'assioma utilizzato. Calcolare il costo iniziale e finale in termini di numero di letterali.

$$\overline{X} ((\overline{X} + \overline{Y})' + (\overline{Y}' + \overline{Z})') + \overline{z}'$$

$$\overline{X} ((\overline{X} + \overline{Y})(\overline{Y} + \overline{Z})) + \overline{z}'$$

$$\overline{X} ((\overline{X} + \overline{Y})(\overline{Y} + \overline{Z})) + \overline{z}$$

$$\overline{X} (\overline{X} + \overline{X} + \overline{X} + \overline{X} + \overline{Z} + \overline{Z}) + \overline{z}$$

$$\overline{X} + \overline{X} + \overline{X} + \overline{X} + \overline{Z} + \overline{Z} + \overline{Z} = \overline{X} + \overline{X} + \overline{Z} + \overline{Z} = \overline{X} + \overline{Z}$$

$$3 LETTENALI$$

(b) Sintetizzare G(X,Y,Z) = X'Y + Z facendo uso di soli multiplexer a due ingressi. Si disegni anche il circuito risultante.

Shannon 
$$\times (Z) + \overline{X}(y+2) =$$

$$= \times (Z) + \overline{X}(y+2) =$$

(c) Trasformare G(X,Y,Z) = X'Y + Z in modo da ottenere una espressione costituita solamente da porte NAND a 2 ingressi. Si disegni anche il circuito risultante.

#### ESERCIZIO 2

Data la seguente funzione non completamente specificata.

$$F(a, b, c, d): ON_{set} = \{m4, m5, m7, m11, m13, m15\} DC_{set} = \{m0, m2, m6\}$$

- (a) Identifcare con il metodo di Quine-McCluskey tutti gli implicanti primi.
- (b) Calcolare con il metodo di Quine-McCluskey una copertura minima usando come funzione di costo il numero di letterali della copertura.

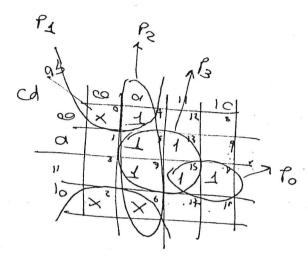
Si applichino ordinatamente, ESSENZIALITA' ⇒ DOMINANZA DI RIGA ⇒ DOMINANZA DI COLONNA per poi ripartire dalla essezialità. Ad ogni passaggio possono essere applicate diverse essenzialità o diverse dominanze. Per ogni passo riportare chiaramente le trasformazioni avvenute. Prima di ripartire con una nuova essenzialità, si riporti la tabella intermedia.

Si scriva la funzione ottenuta e si indichi il costo in termini di letterali.

(c) Si disegni la mappa di Karnaugh della funzione di partenza e si ricavi la/le funzione/i minime. Si confronti il risultato con quello ottenuto al passo b.

Mostrare tutti passaggi fatti. Per la fase di generazione degli implicanti primi, si usino le tabelle qui sotto riportate. Evidenziare chiaramente la separazione tra le diverse sotto-parti delle tabelle.

sotto riportate. Evidenziar	e chiarame	ente la separazione t	ra le diverse sotto-	parti delle tabell	le.
	$m_x m_y$	abcd	·		
	02	00-C4V			
	<b>6</b> 4	0-00 V	•		
	26	0420 + V	•		
$m_x$   obcd	45	010- V		, ,	
	46	01-0 V	$m_x m_y m_z m_t$	obcel	
0 0000 ★ V 2 0010 ★ V 4 0100 ∨ 5 0101 ∨ 6 0110 ★ V 7 0111	< 7			00	P, P2
4 0100 V	5.7 S 13	01-1 V	4567	040-	P2
5 0101 V	67	011-			
6 0110 ₩ V			571315	- ( - 1	P3
7 0111	715	-111 V	-		-
11 1011 V 13 1101 V	11 15	1-11 Po			<u> </u>
	1315	11-1	_		
15   1111   <sub>V</sub>			0 00	-1	
	41		ro=ac	T P3 = 6	1
			Po = ac	l 3-0	ول ا
	-	-			
·			P2 = @ b	à	
14 \$ 7 11	143 15			(DC)	
	13 KS				
	1 4	-	+-	4	
2 P. X	11	- F-P3+	2 P2	X1/4/4	0
2 B × x × 1	1	- 3	3 6	× W. A. A	YK
2 B-11 X X1111	(X)	A.	2	1	
- 3 1 1/2 /	(A) · ×			/	
	1		18		
		F Z P	s+Po+Pz (0	P,)	
		= k	od + &cd +	āb (ād)	



P3 e Po enmieti

+ copurto o con Pz o con Ps.

du sdinin

F= bd+acd+ (ad idulihe

6520 2+3+2 = 7

# **ESERCIZIO 3**

Siano dati i numeri in base 10 A= -67 e B= 61

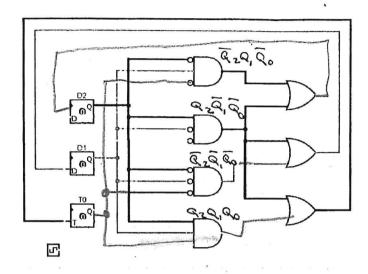
- (a) Si codifichino i due numeri in complemento a 2 (Ca2).
- (b) Si calcoli C=A\*B usando il codice Booth Radix 4.
- (c) Si calcoli D=B\*A usando il codice Booth Radix 4.

Mostrare obbligatoriamente tutti passaggi.



## **ESERCIZIO 4**

Sia dato il circuito di figura, che rappresenta un contatore, realizzato con due bistabili di tipo D e uno di tipo T.



- (a) Ricavare e scrivere le espressioni logiche delle funzioni di eccitazioni dei bistabili, ovvero D2, D1 e T0; riportarle qui di seguito in modo chiaro;
- (b) Ricavare il ciclo di conteggio, ipotizzando che il sistema parta da uno stato di RESET iniziale ove  $Q_2 = Q_1 = Q_0 = 0$ ; si utilizzi la tabella riportata qui sotto.
- (c) Sintetizzare il circuito considerando solo gli stati relativi al ciclo di conteggio utilizzando i necessari FF D e una ROM; Si disegni il circuito risultante inclusivo della programmazione delle linee della ROM.
- (d) Facoltativo: l'implementazione di figura è quella a costo minimo? (suggerimento: si considieri il ciclo di conteggio ricavato per motivare la risposta).

$$D_{2}(Q_{2},Q_{1},Q_{0}) = \overline{Q}_{2}Q_{1}\overline{Q}_{0} + Q_{2}\overline{Q}_{1}\overline{Q}_{0}$$

$$D_{1}(Q_{2},Q_{1},Q_{0}) = Q_{2}\overline{Q}_{1}\overline{Q}_{0} + \overline{Q}_{2}\overline{Q}_{1}\overline{Q}_{0}$$

$$T_{0}(Q_{2},Q_{1},Q_{0}) = Q_{2}\overline{Q}_{1}\overline{Q}_{0} + Q_{2}Q_{1}Q_{0}$$

	Stato presente		Funz. Eccitazione		Stato futuro				
0-1-	$Q_2(t)$	$Q_1(t)$	$Q_0(t)$	$D_2(t)$	$D_1(t)$	$T_0(t)$	$Q_2(t+1)$	$Q_1(t+1)$	$Q_0(t+1)$
10001	- 0	0	0	0	7	0	0	1	a
	С	0	1	0	0	0	Q	С	1
	0	1	0	4	0	C	=	0	0
	0	( .	P	Gr	0	0.	O	0	1
	1	0	0	ユ	1	土	1	1	1
	1	0	P	0	0	0	0	0	7
	1	1	0	O	0	C	Ö	, 0	0
	1	1	1	0	0	1	0	0	۵

A PROPERTY AND STREET



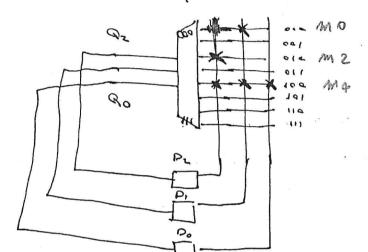


	Qeq, Qa	D2 P, DQ
MO	1000	010
M 2	010	100
Mq	100	111
MZ	111	000

$$D_2 = M_2 + M_4$$

$$D_1 = M_0 + M_4$$

$$D_0 = M_4$$





No: 4 dst. 2 FF

e new 3 V

so puo ridume

D'tolpo 1 FF