

### Link

- Jalur yang menghubungkan antar 2 elemen jaringan (node-node atau terminal-node)
- Kumpulan link (+ node-node) = jaringan
- Fungsi link sangat vital, maka OSI menetapkan protokol lapis 2 (datalink)
- Datalink = mengatur agar komunikasi di link tersebut berjalan benar dan lancar
- Tidak ada keharusan jenis link dalam jaringan sama = boleh memilih teknologi link (fisik maupun protokol) untuk setiap link
- Terdapat 2 macam link: link fisik dan link logik (contoh: virtual path yang terdiri atas virtual channel)

### Tugas Datalink

- Pembukaan hubungan dan penutupan hubungan
- Melakukan kendali atas kesalahan yang mungkin terjadi : tool → pariti, crc, dll
- Melakukan pengendalian banyaknya data yang dikirim → untuk menghindari kemacetan (kongesti): tool → sliding windows dll
- Dan lainnya (optional : tambahan untuk protokol datalink tertentu)

### Proses Hubungan Di Link

- Ada 2 jenis proses hubungan di link :
  - Memerlukan connection setup
  - Hubungan langsung
- Connection setup
  - Ada banyak path yang bisa dipilih
  - Untuk hubungan yang sangat handal Tersedia berbagai pilihan kecepatan
  - komunikasi
- Hubungan langsung
  - Tanpa pilihan jalur dan kecepatan komunikasi
  - Point-to-point connection

### Metoda Deteksi Kesalahan

- Agar bisa melakukan kendali kesalahan, syarat mutlak yang harus ada adalah adanya mekanisme deteksi kesalahan
- Beberapa metoda yang umum digunakan:
  - Pariti → paling sederhana
  - CRC → lebih sulit, meminta kemampuan komputasi
  - Checksum → operasi word

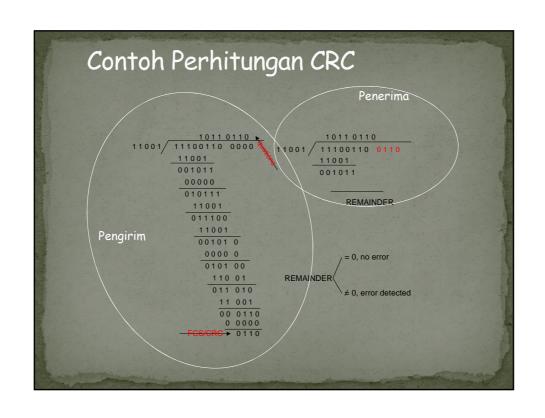
## Pariti Penambahan 1 bit sebagai bit deteksi kesalahan Terdapat 2 jenis pariti: genap dan ganjil Pariti genap = jumlah bit 1 dalam kode adalah genap Pariti genap = d1 xor d2 xor ..... Dn Pariti ganjil = jumlah bit 1 dalam kode adalah ganjil Pariti ganjil = (d1 xor d2 xor ..... Dn) xor 1 Sistem sederhana dan mudah dibuat hardwarenya (di PC digunakan IC 74L5280)

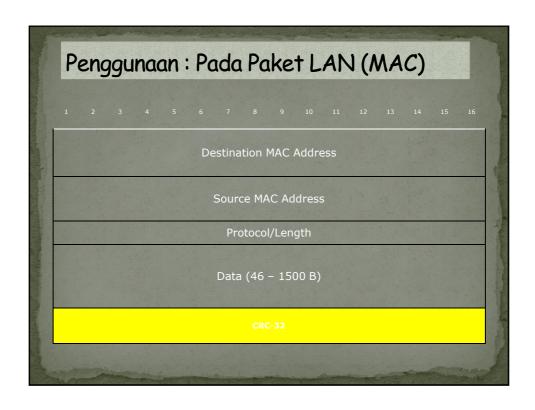
## Cyclic Redudancy Check: Sisi Penggirim Merupakan hasil operasi pembagian biner dengan suatu pembagi tertentu (generator polinomial) Pembagi: Dn Dn-1 ...D1 Deretan bit: b1 b2 b3 .... bm Operasi: (b1 b2 b3 ...bm)n-1 / Dn...D1 → sisa (Rn-1 .R1) Dikirim b1 b2 b3 ...bm Rn-1...R1

### Cyclic Redudancy Check: Sisi Penerima Oleh penerima dilakukan operasi yang sama b1 b2 b3...bm Rn-1...R1 / Dn...D1 → sisa (rn-1...r1) Data benar jika rn-1...r1 = 0 Data salah jika rn-1...r1 = 0 Pembagi standar internasional CRC-16 → 110000000000000101 CRC-ITU → 10001000000100001 CRC-32 → 1000001001000001110110110111 Jika diperlukan pembagi boleh tidak menggunakan standar ini asal memenuhi: Diawali dan diakhiri dengan bit 1 (1xxxxxx1) Jumlah minimum bit "1": 3 bit

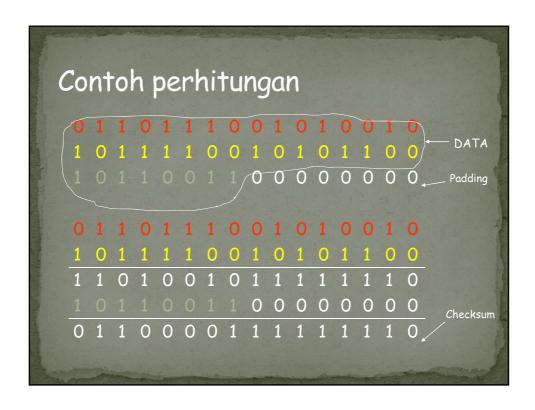
Agar bisa mendeteksi jumlah bit kesalahan ganjil :harus habis

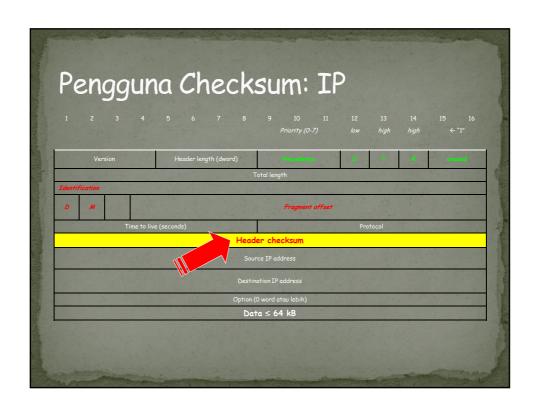
dibagi oleh (11 = X + 1)

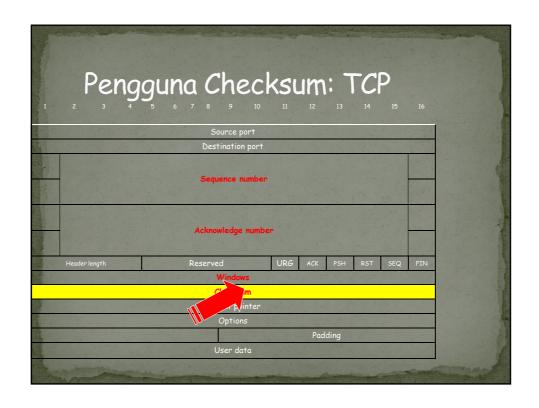


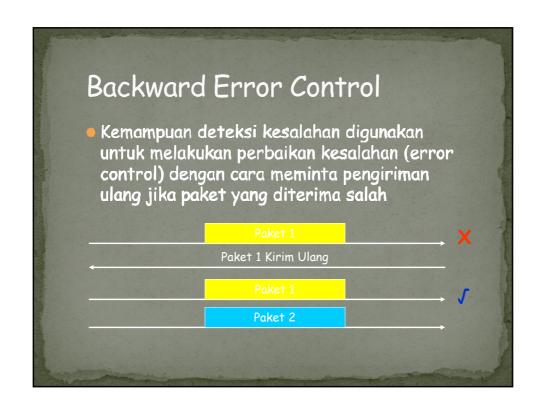


### Checksum CRC memerlukan perhitungan xor sebanyak jumlah bit data → memerlukan kemampuan komputasi yang cukup besar Diciptakan metoda checksum (untuk mengurangi perhitungan) pada beberapa jenis transmisi tidak perlu kecanggihan CRC atau sudah melakukan CRC di lapis lain Cara perhitungan checksum: Data dibagi menjadi kelompok-kelompok 16 bit (word) Word pertama di xor dengan word kedua Hasil di xor dengan word ketiga, keempat, ...sampai word terakhir (jika bit-bit terakhir tidak cukup untuk menjadi word, ditambahkan padding bit '0' sampai membentuk word) Hasil akhir (16 bit) = checksum

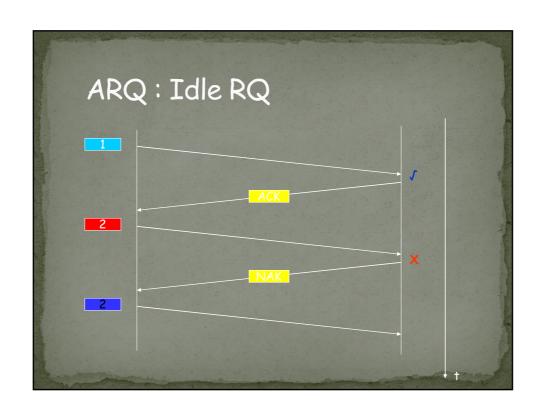


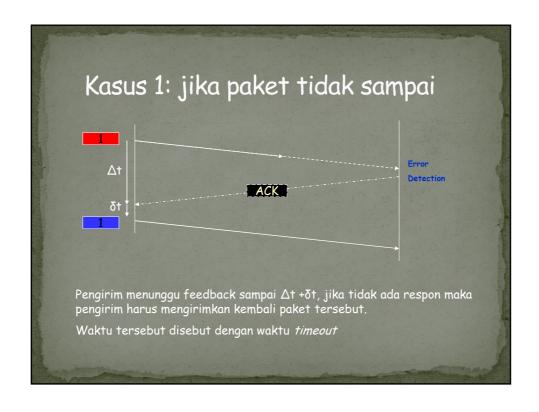


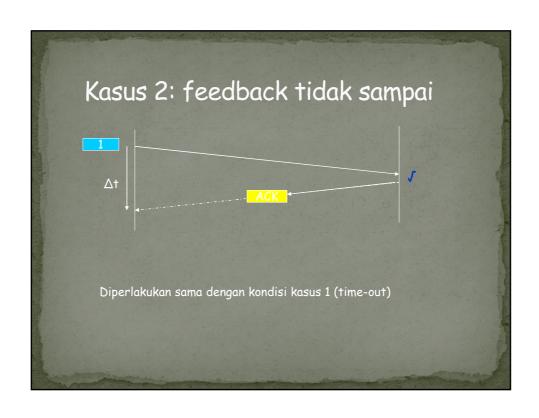




# Backward Error Control: ARQ • ARQ = Automatic ReQuest • ARQ akan mengulang / tidak mengulang pengiriman data sesuai dengan feedback dari penerima • Feedback dari penerima • ACK = acknowledge → data diterima benar • NAK = not acknowledge → data diterima salah





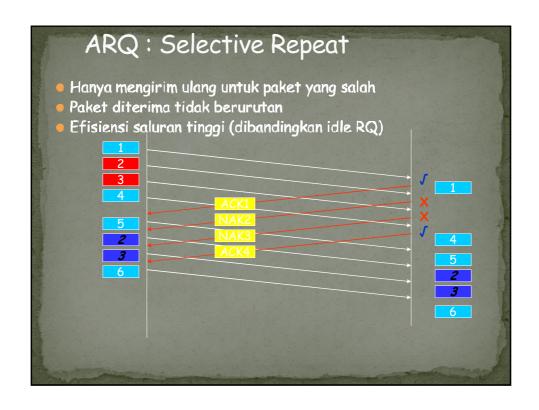


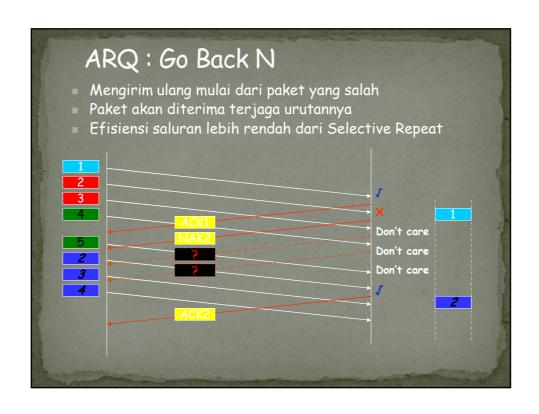
### Kapankah pengirim mengirim ulang paket ???

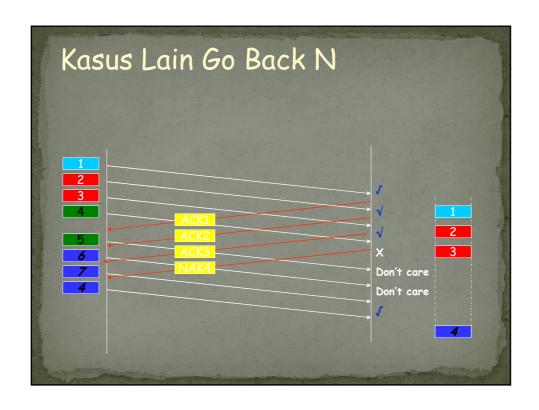
- Jika mendapat feedback NAK
- Jika timeout
- Jika mendapat feedback yang tidak dimengerti
- Kesimpulan : pengirim mengirim ulang paket
   Jika tidak mendapat ACK

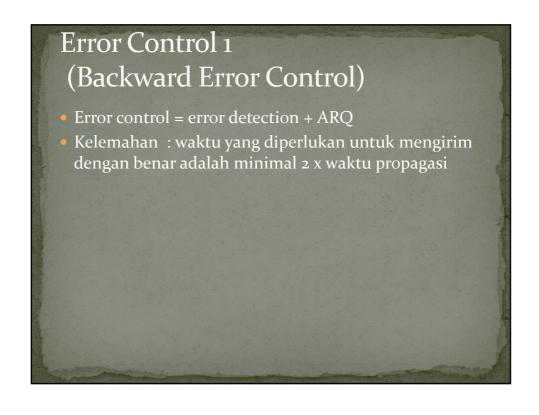
### ARQ: Idle RQ

- "DIE HARD/Persistent/Ngotot" ARQ
- Paket akan diterima terjaga urutannya
- Efisiensi saluran paling rendah
- Cocok digunakan untuk saluran transmisi yang sangat jelek kualitasnya (banyak error)









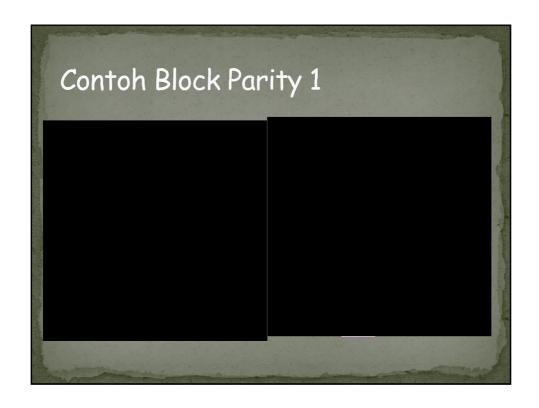
### Forward Error Control

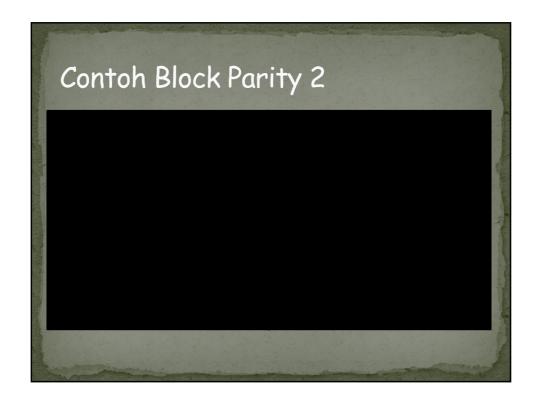
- Backward EC menyebabkan delay pengiriman paket yang cukup besar tergantung dari berapa kali paket tersebut harus dikirim
- Untuk sistem transmisi jarak jauh dimana delay propagasi sangat besar (kelas detik, menit atau jam) BEC tidak bisa menjadi pilihan
- Juga untuk aplikasi multimedia, dimana ketepatan waktu kedatangan lebih utama dibandingkan dengan 'kebenaran' data, BER menyebabkan delay yang lewat batas toleransi waktu
- Dipergunakan Forward Error Correction (FEC) untuk memecahkan masalah ini
- FEC berprinsip dasar: penerima mampu membetulkan sendiri kesalahan data yang sudah diterima, karena selain menerima data juga menerima bit-bit redundansi yang diperlukan

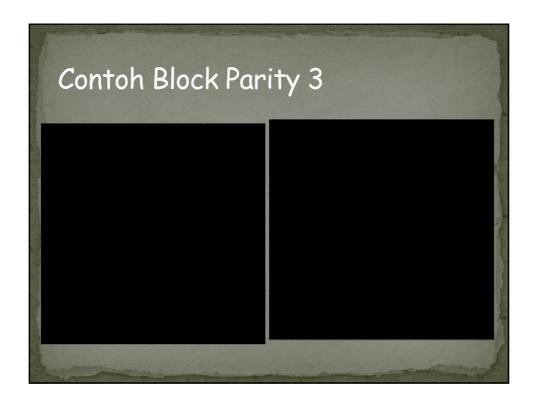
### Jenis-Jenis FEC

- Metoda FEC yang umum dikenal:

  - Block Parity Hamming Code Turbo Code, RS Code, BCH Code
- **Block Parity** 
  - Sederhana, menggunakan perhitungan pariti dasar
  - Menggunakan pariti baris dan kolom sebagai sarana koreksi kesalahan
  - Hanya mampu <mark>mengkoreksi</mark> kesalahan 1 bit, mampu <mark>mendeteks</mark>i kesalahan lebih dari 1 bit
  - Éfisiensi tergantung dari ukuran baris dan kolom yang digunakan, semakin banyak baris dan kolom akan semakin banyak bit pariti







### Hamming Code: Sisi Pengirim Menggunakan metoda matematik modulo 2 Disisipkan bit-bit pariti di posisi bit 2<sup>n</sup>: bit ke 1,2,4,8,16,32 dst Bit pariti dihitung dengan cara: P1 = d1 xor d2 xor d4 xor d5 xor d7 xor d9 dst P2 = d1 xor d3 xor d4 xor d6 xor d7 xor d10 dst P3 = d2 xor d3 xor d4 xor d8 xor d9 xor d10 dst P4 = d5 xor d6 xor d7 xor d8 xor d9 xor d10 dst P5 = d12 xor d13 xor d14 xor d15 dst Banyaknya bit pariti yang dibutuhkan tergantung jumlah bit datanya Sehingga deretan bit → P1 P2 d1 P3 d2 d3 d4 P4 d5 d6 d7 d8 d9 dst untuk ditransmisikan

# Hamming Code: Sisi Penerima Setelah diterima dilakukan perhitungan H1 = P1 xor d1 xor d2 xor d4 xor d5 xor d7 xor d9 dst H2 = P2 xor d1 xor d3 xor d4 xor d6 xor d7 xor d10 dst H3 = P3 xor d2 xor d3 xor d4 xor d8 xor d9 xor d10 dst H4 = P4 xor d5 xor d6 xor d7 xor d8 xor d9 xor d10 dst H5 = P5 xor d12 xor d13 xor d14 xor d15 dst Jika disusun menjadi H5 H4 H3 H2 H1 dan terbaca: 00000 = 0 → tidak ada kesalahan 00101 = 5 → bit 5 (d2) salah 01001 = 9 → bit 9 (d5) salah

