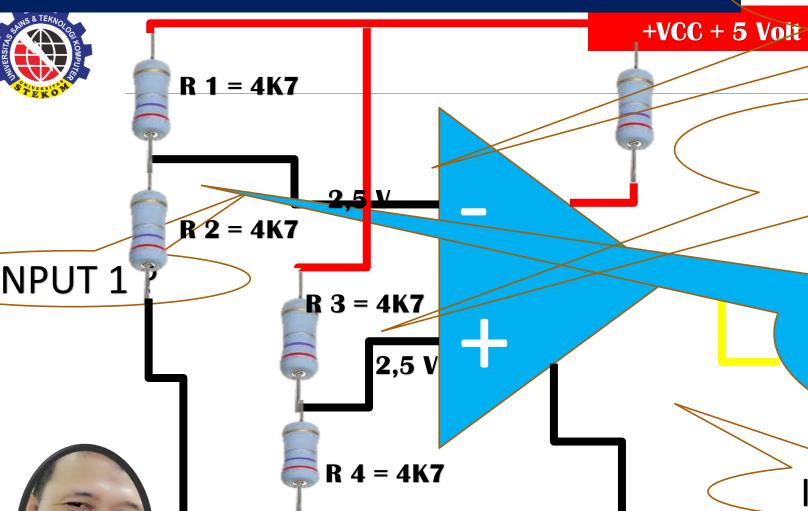


## Universitas STEKOM

V in Inv = R2: (R1+R2) x VCC



V in N. Inv = R4:  $(R3+R4) \times VCC$ 

Output Komparator ?
Vout = 0 Volt

∨\_•

INPUT 2?

-VEE / Ground

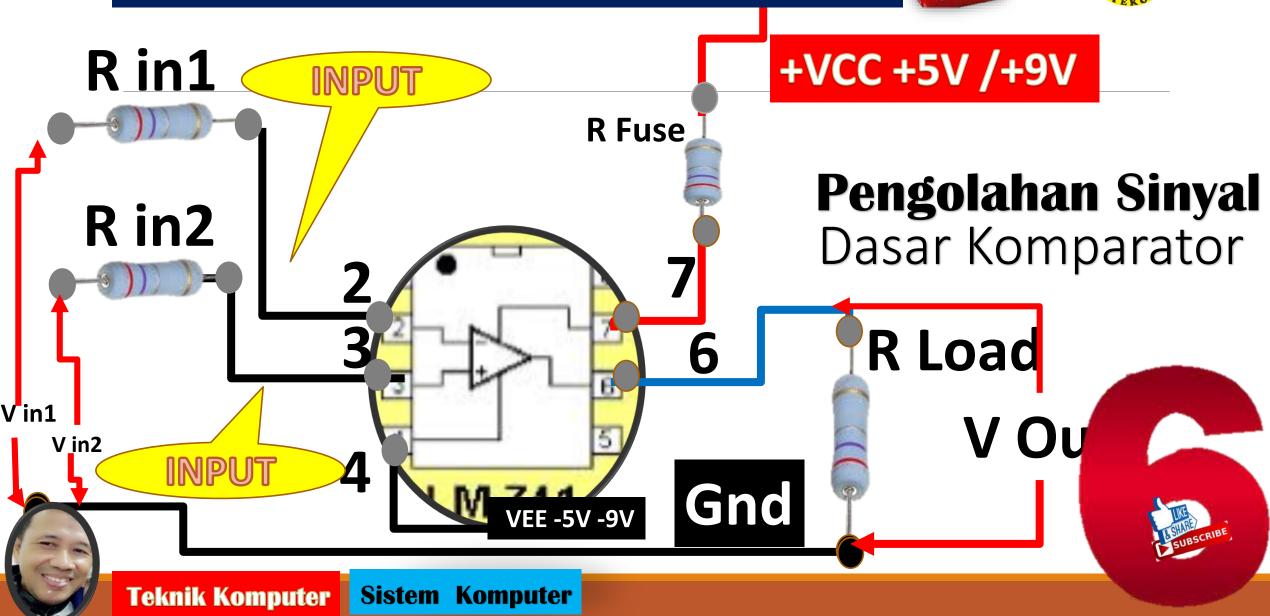
**Teknik Komputer** 

**Sistem Komputer** 

## Universitas STEKOM









## Universitas STEKON

Teknik Komputer Sistem Komputer

Quis p 6

Pengolahan Sinyal

Gambarkan skema dasar Komparator dan bentuk sinyal outputnya saat diberi input sbb;

T3 V 1= 2 VP T4 V1 = - 3 VP

T3 V2 = -3VP T4 V2 = +5VP