

教材（以下章节均为教材章节）：

1.5 逻辑门

1.7.4 nMOS 和 pMOS

1.7.5 CMOS 非门

1.7.6 其他 CMOS 逻辑门

2.6 X 和 Z

2.7 卡诺图

2.8 组合逻辑电路模块

2.9 组合逻辑电路时序

3.2 锁存器和触发器

3.3 同步逻辑设计

3.4.1~3.4.3 有限状态机

3.5.1~3.5.2 时序逻辑电路时序（建立时间和保持时间）

#### 第四章 硬件描述语言

5.2 算术电路

5.4 时序电路模块

5.5 存储器阵列

6.2 汇编

6.3 机器语言

6.4 编程

（允许携带指令手册，会查手册看懂程序即可）

7.3 单周期处理器

主要掌握数据通路和控制单元