



编译原理与技术

--自底向上的语法分析III

陈俊洁

天津大学智算学部



■ Outline

- 自底向上的语法分析基本问题
 - 移动 – 归约分析法
 - 用栈实现移动归约分析
- 算符优先分析法
 - 算符优先分析法定义、优先分析表的确定、优先函数的定义
 - 使用算符优先关系进行分析
 - 算符优先分析中的错误恢复
- LR分析法
 - LR(0)
 - SLR
 - LR(1)
- 语法分析器的自动产生工具Yacc



■ LR语法分析器概述

- LR(k)语法分析器适用于一大类上下文无关文法的语法分析。K省略时，默认k是1。
 - L指的是从左向右扫描输入字符串
 - R指的是构造最右推导的逆过程
 - k指的是在决定语法分析动作时需要向前看的符号个数
- 构造LR分析表的三种方法
 - 简单LR方法（SLR），最容易实现，功能最弱
 - 规范LR方法，功能最强，代价最高
 - 向前看的LR方法（LALR），其功能和代价介于前两者之间



■ LR语法分析器的优缺点

- LR分析的优点有以下几点：
 - LR语法分析器能识别几乎所有能用上下文无关文法描述的程序设计语言的结构。
 - LR分析法是已知的最一般的无回溯移动归约语法分析法，而且可以和其他移动归约分析一样被有效地实现。
 - LR分析法分析的文法类是预测分析法能分析的文法类的真超集。
 - 在自左向右扫描输入符号串时，LR语法分析器能及时发现语法错误。
- 这种分析方法的主要缺点是，对典型的程序设计语言文法，手工构造LR语法分析器的工作量太大，需要专门的工具。



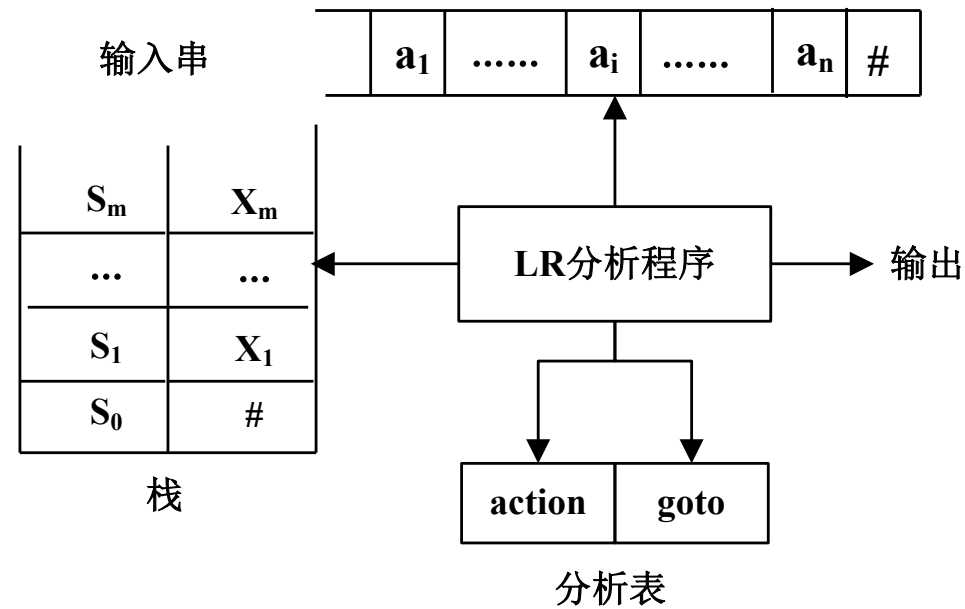
■ LR语法分析算法

- LR分析的基本思想是，在**规范归约**过程中，一方面记住已移进和归约出的整个符号串，即记住“历史”，另一方面根据所用的产生式推测未来可能碰到的输入符号，即对未来进行“展望”。
- 当一串貌似句柄的符号串呈现于分析栈的顶端时，我们希望能够根据所记载的“**历史**”和“**展望**”以及“**现实**”的输入符号等三方面的材料，来确定栈顶的符号串是否构成相对某一产生式的句柄。



■ LR语法分析器的结构

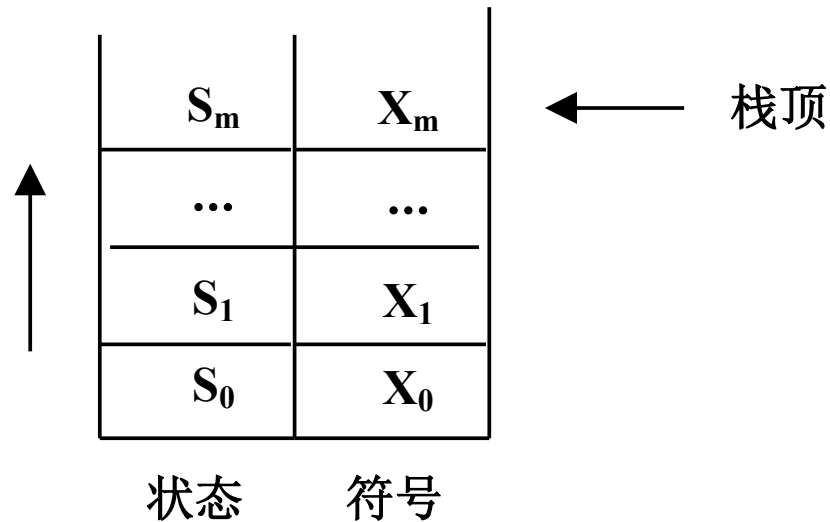
- 一个LR分析器实质上是一个带先进后出存储器（栈）的确定有限状态自动机(DFA)。





■ LR语法分析器的结构——栈

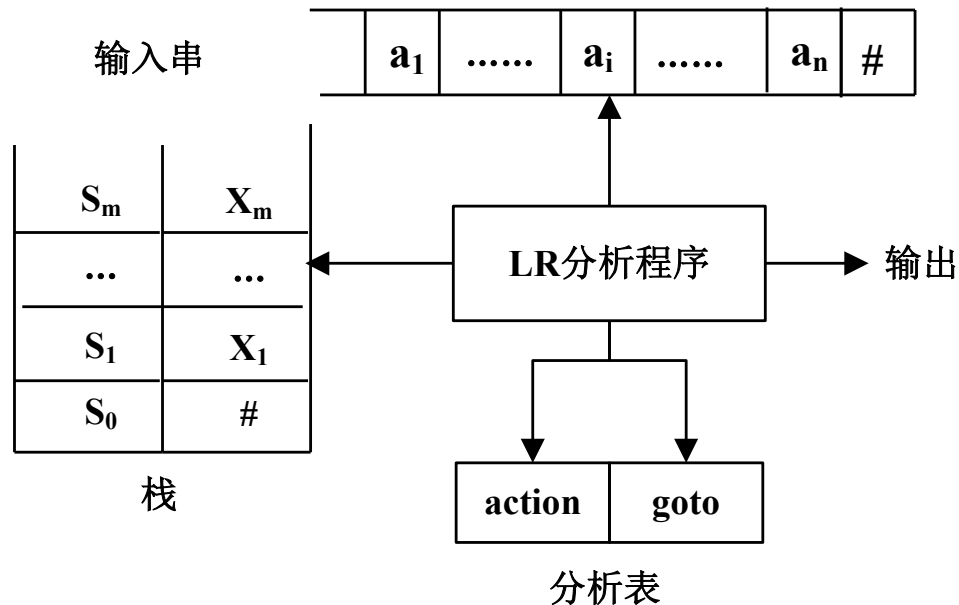
- 我们将把“历史”和“展望”材料综合的抽象成某些“状态”，存放在栈里。
- 栈里的每个状态概括了从分析开始直到某一归约阶段的全部“历史”和“展望”资料。





■ LR语法分析器的结构——分析表

- ACTION[s, a]规定了当前状态s面临输入符号a时应采取什么动作。
- GOTO[s, X]规定了状态s面对文法符号X（终结符或非终结符）时下一个状态是什么。



动作表: $\text{action}[S_m, a_i]$ 表示下一个输入符号为 a_i , 栈顶状态为 S_m 时,分析算法应执行的动作;若 $\text{action}[s_m, a_i] = s_i$,表示移进, 然后栈顶状态为 s_i ; 若 $\text{action}[s_m, a_i] = r_j$ 表示使用产生式(j)归约; 若 $\text{action}[s_m, a_i] = \text{acc}$ 表示接受输入串; 若 $\text{action}[s_m, a_i] = \text{err}$ 表示语法错误.

状态转换表: $\text{GOTO}[S_i, X]$ 表示归约出非终结符号X之后, 当前栈顶状态为 S_i 时,分析栈应转换到的下一个状态, 即栈顶的新状态.



■ LR语法分析器的结构——ACTION表

- 每一项ACTION[s,a]所规定的动作是下述四种可能之一。
 - **移进**：把(s,a)的下一个状态 $s' = \text{GOTO}[s,a]$ 和输入符号a推进栈，下一个输入符号变成现行输入符号
 - **归约**：指用某一个产生式 $A \rightarrow \beta$ 进行归约。假若 β 的长度为r，归约的动作是去除栈顶的r个项，使状态 S_{m-r} 变成栈顶状态，然后把 (S_{m-r}, A) 的下一个状态 $s' = \text{GOTO}[S_{m-r}, A]$ 和文法符号A推进栈。
 - **接受**：宣布分析成功，停止分析器的工作。
 - **报错**：发现源程序含有错误，调用出错处理程序。

注意：若a为终结符，则GOTO[S,a]的值已列在action[S,a]的sj之中(状态j)。因此 GOTO表仅对所有非终结符A列出GOTO[S, A]的值



■ LR分析器的工作原理

分析栈中的串和等待输入的符号串构成如下形式的三元组:

一个**LR**分析器的工作过程就是一步一步的变换三元式直至到“接受”或“报错”为止。

$(S_0S_1S_2\dots S_m, \#X_1X_2\dots X_m, a_ia_{i+1} \dots a_n\#)$

1. 其初态为: $(S_0, \#, a_1a_2 \dots a_ia_{i+1} \dots a_n\#)$
2. 假定当前分析栈的栈顶为状态 S_m ,下一个输入符号为 a_i ,分析器的下一个动作
 - 如果 $\text{action}[S_m, a_i] = \text{移进}$ 且 $S = \text{GOTO}[S_m, a_i]$,则分析器执行移进,三元组变成 $(S_0S_1S_2\dots S_mS, \#X_1X_2\dots X_ma_i, a_{i+1}\dots a_n\#)$ 即分析器将输入符号 a_i 和状态 S 移进栈, a_{i+1} 变成下一个符号
 - 如果 $\text{action}[S_m, a_i] = \text{归约 } A \rightarrow \beta$,则分析器执行归约,三元组变成 $(S_0S_1S_2\dots S_{m-r}S, \#X_1X_2\dots X_{m-r}A, a_ia_{i+1} \dots a_n\#)$,此处 $S = \text{GOTO}[S_{m-r}, A]$, r 为 β 的长度且 $\beta = X_{m-r+1}X_{m-r+2}\dots X_m$.
 - 若 $\text{action}[S_m, a_i] = \text{acc}$,则接收输入符号串,语法分析完成.
 - 若 $\text{action}[S_m, a_i] = \text{err}$,则发现语法错误,调用错误恢复子程序进行处理.



LR语法分析器分析过程举例

$i*i+i$ 的分析过程

文法G :

(1) $E \rightarrow E+T$

(2) $E \rightarrow T$

(3) $T \rightarrow T * F$

(4) $T \rightarrow F$

(5) $F \rightarrow (E)$

(6) $F \rightarrow i$

状态	ACTION						GOTO		
	i	+	*	()	#	E	T	F
0	S5			S4			1	2	3
1		S6				acc			
2		r2	S7		r2	r2			
3		r4	r4		r4	r4			
4	S5			S4			8	2	3
5		r6	r6		r6	r6			
6	S5			S4				9	3
7	S5			S4					10
8		S6			S11				
9		r1	S7		r1	r1			
10		r3	r3		r3	r3			
11		r5	r5		r5	r5			

s_j : 把下一状态j和现行输入符号a移进栈
 r_j : 按第j个产生式进行规约

acc: 接受
空白格: 出错标志, 报错

步骤	状态	符号	输入串
1	0	#	$i*i+i\#$
2	05	#i	$*i+i\#$
3	03	#F	$*i+i\#$
4	02	#T	$*i+i\#$
5	027	#T*	$i+i\#$
6	0275	#T*i	$+i\#$
7	02710	#T*F	$+i\#$
8	02	#T	$+i\#$
9	01	#E	$+i\#$
10	016	#E+	$i\#$
11	0165	#E+i	$\#$
12	0163	#E+F	$\#$
13	0169	#E+T	$\#$
14	01	#E	$\#$



■ 对上述例子的分析

- LR语法分析器不需要扫描整个栈就可以知道什么时候句柄出现在栈顶。栈顶的状态符号包含了所需要的一切信息。
- 请注意一个非常重要的事实：如果仅由栈的内容和现实的输入符号就可以识别一个句柄，那么就可以用一个有限自动机自底向上扫描栈的内容和检查现行输入符号来确定呈现于栈顶的句柄是什么（当栈顶呈现一个句柄时）。
- 实际上，LR分析表的GOTO函数就是这样一个有限自动机，只是它不需要每次移动都读栈。



■ LR文法

- 一个文法，如果能为其构造一张分析表,使得它的每个入口均是唯一确定的，则这个文法为**LR文法**。
- 一个文法，如果能用一个每步顶多**向前检查k个输入符号**的LR分析器进行分析，则这个文法就称为**LR(k)文法**。
 - 我们关注 $k \leq 1$ 的情形

LL文法要求每个非终结符的所有候选首字符均不相同，因为预测程序认为，一旦看到首符之后就看准了该用哪一个产生式进行推导。

LR分析程序只有在看到整个右部所推导的东西之后才认为是看准了归约方向。因此，LR方法比LL方法更加一般化。



■ LR(0)项目集族和LR(0)分析表的构造

- 前缀：字的前缀是指该字的任意首部。
 - 字abc的前缀有 ϵ 、a、ab、abc。
- 活前缀：指规范句型的一个前缀，这种前缀不含句柄之后任何符号。之所以称为活前缀，是因为在右边添加一些符号之后，就可以使它称为一个规范句型。
- 在LR分析工作过程中的任何时候，栈里的文法符号（自栈底而上） $X_0 X_1 \cdots X_m$ 应该构成活前缀，把输入串的剩余部分配上之后即应成为规范句型。
 - 只要输入串的已扫描部分保持可归约成一个活前缀，那就意味着所扫描过的部分没有错误。



■ 回顾例子

对该文法的句子**abbcde**逐步寻找句柄,并用相应产生式的左部符号去替换,得到如下归约过程:(画底线的部分是句柄).

考虑文法:

(1) $S \rightarrow aAcBe$

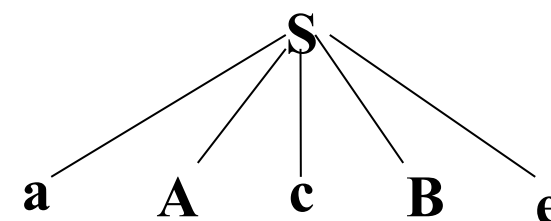
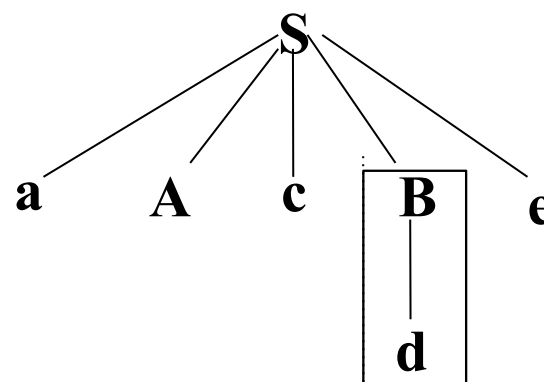
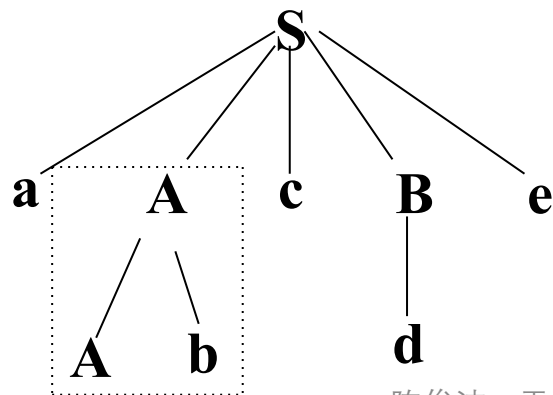
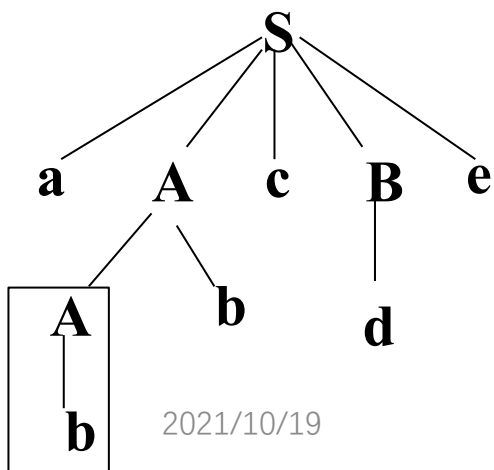
(2) $A \rightarrow b$

(3) $A \rightarrow Ab$

(4) $B \rightarrow d$

将输入串**abbcde**归约到S.

<u>句型</u>	<u>归约过程</u>
a <u>b</u> bcde	(2) A b
a A bcde	(3) A Ab
aAc <u>d</u> e	(4) B d
<u>aAcBe</u>	(1) S aAcBe





■ LR(0)项目的定义

- 对于一个文法G，我们首先要构造一个NFA，它能识别G的所有活前缀。这个NFA的每一个状态是下面定义的一个“项目”。
- 文法G的每一个产生式的右部添加一个圆点称为G的一个LR(0)项目（简称项目）。

例如产生式 $A \rightarrow XYZ$ 对应四个项目：

$A \rightarrow \bullet XYZ$

$A \rightarrow X \bullet YZ$

$A \rightarrow XY \bullet Z$

$A \rightarrow XYZ \bullet$

产生式 $A \rightarrow \epsilon$ 只对应一个项目 $A \rightarrow \bullet$ 。



■ LR(0)项目的说明

- 直观上说，一个项目指明了在分析过程的某时刻我们看到产生式多大部分。
 - 例如， $A \rightarrow \bullet XYZ$ 这个项目意味着，我们希望能从后面输入串中看到可以从XYZ推出的符号串。
 - $A \rightarrow X \bullet YZ$ 这个项目意味着，我们已经从输入串中看到能从X推出的符号串，我们希望能进一步看到可以从YZ推出的符号串。
- 将每个项目看成NFA的一个状态，我们就可以构造这样一个NFA，用来识别文法所有的活前缀。



■ LR(0)项目间的转换规则

- 如果状态i和j来自同一个产生式，而且状态j的圆点只落后于状态i的圆点一个位置，
 - 如状态i为 $X \rightarrow X_1 \cdots X_{i-1} \bullet X_i \cdots X_n$,
 - 状态j为 $X \rightarrow X_1 \cdots X_i \bullet X_{i+1} \cdots X_n$,
 - 那么就从状态i画一条标志为 X_i 的弧到状态j。
- 假若状态i的圆点之后的那个符号为非终结符，
 - 如i为 $X \rightarrow \alpha \bullet A \beta$, A为非终结符,
 - 就从状态i画 ϵ 弧到所有 $A \rightarrow \bullet \gamma$ 状态。
- NFA的接受状态就是那些圆点出现在最右边的项目。



■ LR(0)项目分类

- 归约项目
 - 凡圆点在最右的项目，如 $A \rightarrow \alpha \bullet$ 称为一个“归约项目”
- 接受项目
 - 对文法的开始符号 S' 的归约项目，如 $S' \rightarrow \alpha \bullet$ 称为“接受”项目。
- 移进项目
 - 形如 $A \rightarrow \alpha \bullet a \beta$ 的项目，其中 a 为终结符，称为“移进”项目。
- 待约项目
 - 形如 $A \rightarrow \alpha \bullet B \beta$ 的项目，其中 B 为非终结符，称为“待约”项目。



■ 识别LR(0)活前缀的NFA例子I

文法G :

$S' \rightarrow E$

$E \rightarrow aA \mid bB$

$A \rightarrow cA \mid d$

$B \rightarrow cB \mid d$

文法的项目有 :

1. $S' \rightarrow \bullet E$

2. $S' \rightarrow E \bullet$

3. $E \rightarrow \bullet aA$

4. $E \rightarrow a \bullet A$

5. $E \rightarrow aA \bullet$

6. $A \rightarrow \bullet cA$

7. $A \rightarrow c \bullet A$

8. $A \rightarrow cA \bullet$

9. $A \rightarrow \bullet d$

10. $A \rightarrow d \bullet$

11. $E \rightarrow \bullet bB$

12. $E \rightarrow b \bullet B$

13. $E \rightarrow bB \bullet$

14. $B \rightarrow \bullet cB$

15. $B \rightarrow c \bullet B$

16. $B \rightarrow cB \bullet$

17. $B \rightarrow \bullet d$

18. $B \rightarrow d \bullet$



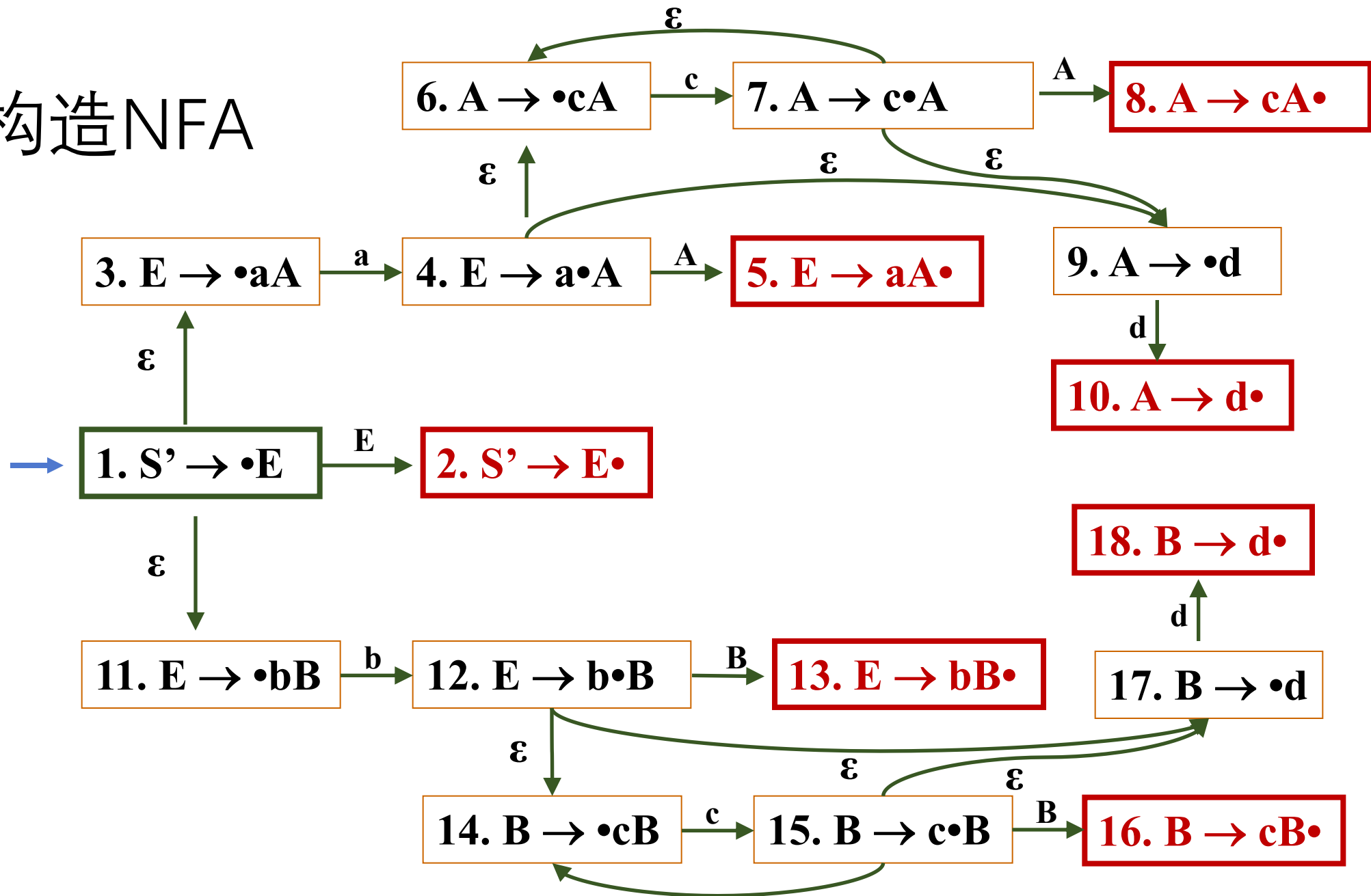
■ 识别LR(0)活前缀的NFA例子II

- | | |
|--------------------------------|---------------------------------|
| 1. $S' \rightarrow \bullet E$ | 11. $E \rightarrow \bullet bB$ |
| 2. $S' \rightarrow E \bullet$ | 12. $E \rightarrow b \bullet B$ |
| 3. $E \rightarrow \bullet aA$ | 13. $E \rightarrow bB \bullet$ |
| 4. $E \rightarrow a \bullet A$ | 14. $B \rightarrow \bullet cB$ |
| 5. $E \rightarrow aA \bullet$ | 15. $B \rightarrow c \bullet B$ |
| 6. $A \rightarrow \bullet cA$ | 16. $B \rightarrow cB \bullet$ |
| 7. $A \rightarrow c \bullet A$ | 17. $B \rightarrow \bullet d$ |
| 8. $A \rightarrow cA \bullet$ | 18. $B \rightarrow d \bullet$ |
| 9. $A \rightarrow \bullet d$ | |
| 10. $A \rightarrow d \bullet$ | |

- 初态
 - $S' \rightarrow \bullet E$ [1]
- 句柄识别态
 - $E \rightarrow aA \bullet$ [5]
 - $A \rightarrow cA \bullet$ [8]
 - $A \rightarrow d \bullet$ [10]
 - $E \rightarrow bB \bullet$ [13]
 - $B \rightarrow cB \bullet$ [16]
 - $B \rightarrow d \bullet$ [18]
- 句子识别态
 - $S' \rightarrow E \bullet$ [2]

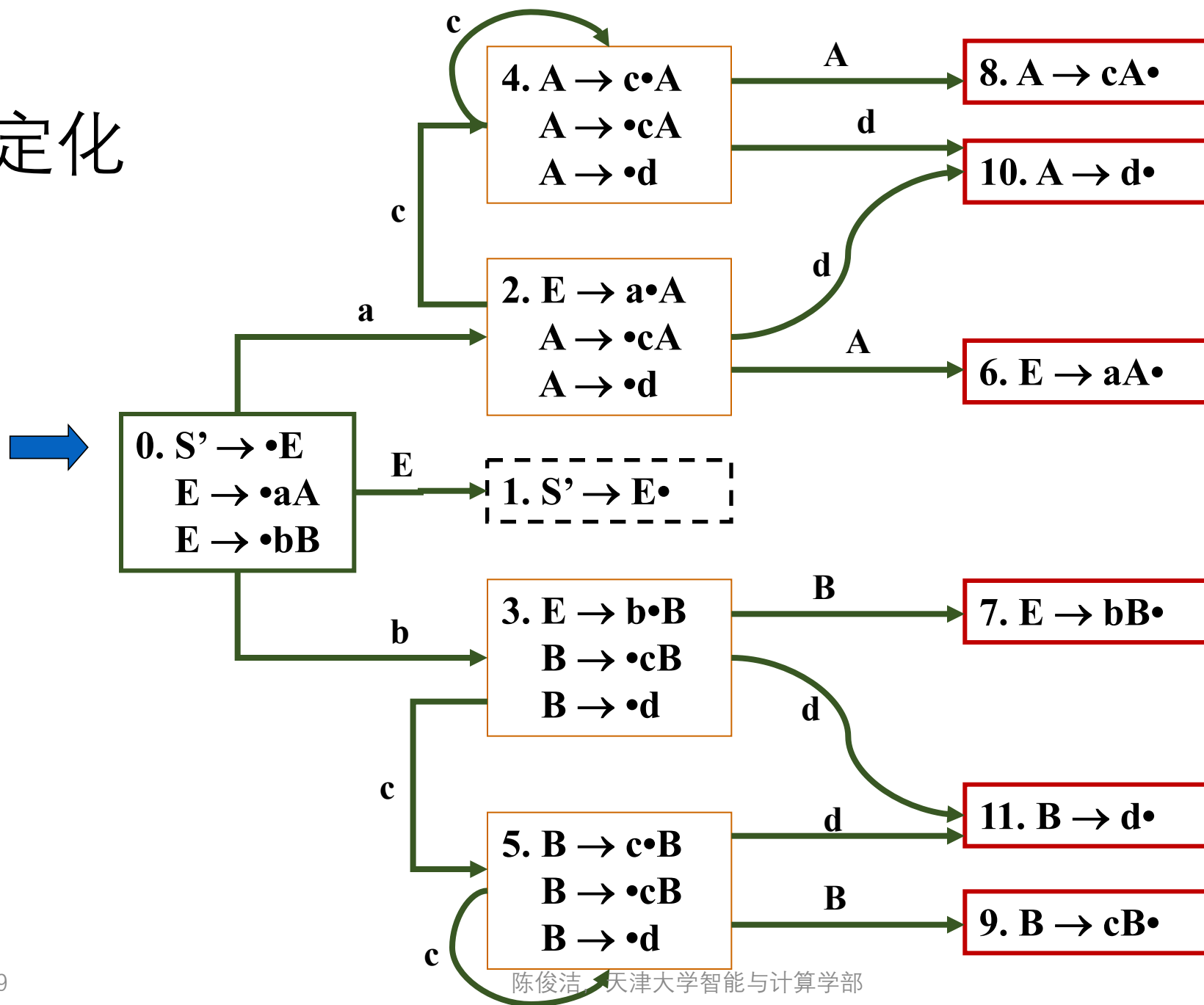


构造NFA





确定化





■ LR(0)项目集规范族的构造

- 用 ϵ -CLOSURE(闭包)的办法来构造一个文法G的LR(0)项目集规范族。
 - 准备工作：
 - 假定文法G是一个以S为开始符号的文法，我们构造一个文法G'，它包含整个G，但它引进了一个**不出现在G中**的非终结符S'，并加进一个新产生式 $S' \rightarrow S$ ，而这个S'是G'的开始符号。那么我们称G'是G的**拓广文法**。
- 这样，便会有一个仅含项目 $S' \rightarrow S \cdot$ 的状态，这就是唯一的“接受”状态。

构成识别一个文法活前缀的DFA的项目集(状态)的全体称为这个文法的**LR(0)项目集规范族**



■ LR(0)项目集规范族的构造

- 假定 I 是文法 G' 的任一项目集，定义和构造 I 的闭包 $CLOSURE(I)$ 的办法是：
 - I 的任何项目都属于 $CLOSURE(I)$ ；
 - 若 $A \rightarrow \alpha \bullet B \beta$ 属于 $CLOSURE(I)$ ，那么，对任何关于 B 的产生式 $B \rightarrow \gamma$ ，项目 $B \rightarrow \bullet \gamma$ 也属于 $CLOSURE(I)$ ；
 - 重复执行上述两步骤直至 $CLOSURE(I)$ 不再增大为止。
- 函数 $GO(I, X)$ 是一个状态转换函数。
 - 第一个变元 I 是一个项目集，
 - 第二个变元 X 是一个文法符号。
 - 函数值 $GO(I, X)$ 定义为 $GO(I, X) = CLOSURE(J)$ ，
其中 $J = \{\text{任何形如 } A \rightarrow \alpha X \bullet \beta \text{ 的项目} \mid A \rightarrow \alpha \bullet X \beta \text{ 属于 } I\}$

直观上说，若 I 是对某个活前缀 γ 的有效项目集，那么 $GO(I, X)$ 便是对 γX 有效的项目集。



■ 构造LR(0)项目集规范族例子

- 初始状态 I_0 的项目集规范族：
 $I_0 = \{ S' \rightarrow \bullet E, E \rightarrow \bullet aA, E \rightarrow \bullet bB \}$
- I_1 、 I_2 、 I_3 分别是 $GO(I_0, E)$ 、 $GO(I_0, a)$ 和 $GO(I_0, b)$
 - $I_1 = \text{CLOSURE}(S' \rightarrow E \bullet) = \{ S' \rightarrow E \bullet \}$
 - $I_2 = \text{CLOSURE}(E \rightarrow a \bullet A) = \{ E \rightarrow a \bullet A, A \rightarrow \bullet cA, A \rightarrow \bullet d \}$
 - $I_3 = \text{CLOSURE}(E \rightarrow b \bullet B) = \{ E \rightarrow b \bullet B, B \rightarrow \bullet cB, B \rightarrow \bullet d \}$

文法G :

- (0) $S' \rightarrow E$
- (1) $E \rightarrow aA$
- (2) $E \rightarrow bB$
- (3) $A \rightarrow cA$
- (4) $A \rightarrow d$
- (5) $B \rightarrow cB$
- (6) $B \rightarrow d$



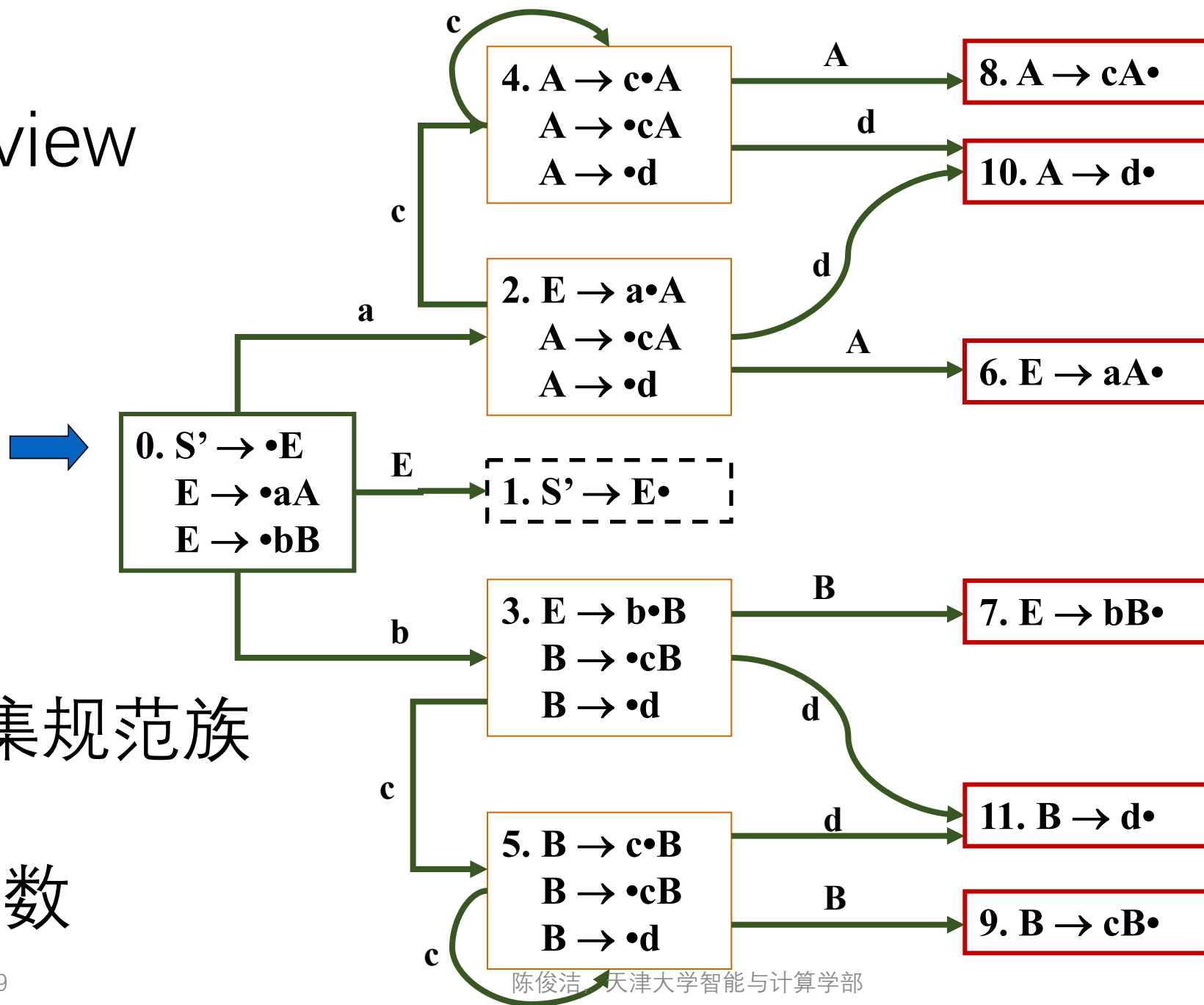
■ LR(0)项目集规范族的构造算法

- 通过函数CLOSURE和GO构造一个文法G的拓广的文法G'的LR(0)项目集规范族.

```
Procedure itemsets(G'):
  begin
    C := { closure( {S' →•S} ) };
    repeat
      for C 中的每个项目集I和G' 的每个符号X do
        if GO(I,X) 非空且不属于C then
          GO(I,X)放入C族中
    until C不再增大
  end
```



Review



项目集规范族
+
GO函数

文法G :

- (0) $S' \rightarrow E$
- (1) $E \rightarrow aA$
- (2) $E \rightarrow bB$
- (3) $A \rightarrow cA$
- (4) $A \rightarrow d$
- (5) $B \rightarrow cB$
- (6) $B \rightarrow d$



有效项目

- 有效项目

- 我们说项目 $A \rightarrow \beta_1 \bullet \beta_2$ 对活前缀 $\alpha\beta_1$ 是有效的, 其条件是存在规范推导 $S' \overset{*}{\Rightarrow} \alpha A \omega \Rightarrow \alpha \beta_1 \beta_2 \omega$ 。
- 事实上, 活前缀 γ 有效项目集, 是从上述的 DFA 的初态出发, 经读出 γ 后而得到的那个项目集状态
- 在任何时候, 分析栈中的活前缀 $X_1 X_2 \cdots X_m$ 的有效项目集正是栈顶状态 S_m 所代表的那个集合。

- 例子

- DFA** 的一个活前缀 bc , 使 **DFA** 到达 5, 5 有三个项目
下面说明项目集对 bc 是有效的. 考虑下面三个推导:

- (1) $S' \Rightarrow E \Rightarrow bB \Rightarrow bcB$
- (2) $S' \Rightarrow E \Rightarrow bcB \Rightarrow bccB$
- (3) $S' \Rightarrow E \Rightarrow bB \Rightarrow bcB \Rightarrow bcd$

5. $B \rightarrow c \bullet B$
 $B \rightarrow \bullet cB$
 $B \rightarrow \bullet d$

推导 (1) (2) (3) 分别证明了 $B \rightarrow c \bullet B$
 $B \rightarrow \bullet cB$ $B \rightarrow \bullet d$ 的有效性



■ LR(0)项目集规范族的讨论

- LR(0)项目集可能出现的冲突
 - 同一项目可能对好几个活前缀都是有效的（当一个项目出现在好几个不同的集合中便是这种情况）。
 - 若归约项目 $A \rightarrow \beta_1 \bullet$ 对活前缀 $\alpha\beta_1$ 是有效的，则它告诉我们应该把符号串 β_1 **归约** 为 A 。即把活前缀 $\alpha\beta_1$ 变成 αA 。
 - 若移进项目 $A \rightarrow \beta_1 \bullet \beta_2$ 对活前缀 $\alpha\beta_1$ 是有效的，则它告诉我们，句柄尚未形成，因此，下一步动作应该是**移进**。
 - 但是，可能存在这样的情形，对同一活前缀，存在若干项目对它都是有效的，而且告诉我们应该做的事情各不相同，互相冲突。这种冲突通过向前多看几个输入符号，或许能够解决，但有些冲突却是无法解决的。



■ LR(0)文法

- 假如一个文法 G 的拓广文法 G' 的活前缀识别自动机的每个状态（项目集）不存在下述情况：
 - 既含移进项目又含归约项目；
 - 含多个归约项目。

则称 G 是一个LR(0)文法。换言之，LR(0)文法规范族的每个项目集不包含任何冲突项目。



■ LR(0)分析表的构造

- 假定项目集规范族 $C = \{I_0, I_1, \dots, I_n\}$ 。令每一个项目集 I_k 的下标 k 作为分析器的状态。分析表的ACTION子表和GOTO子表可按如下方法构造
 - (0) 令那个包含项目 $S' \rightarrow \bullet S$ 的集合 I_k 的下标 k 为分析器的初态。
 - (1) 若项目 $A \rightarrow \alpha \bullet a \beta$ 属于 I_k 且 $GO(I_k, a) = I_j$, a 为终结符, 置 $ACTION[k, a]$ 为“把 (j, a) 移进栈”, 简记为 “ s_j ”。
 - (2) 若项目 $A \rightarrow \alpha \bullet$ 属于 I_k , 对**任何**终结符 a (或结束符 $\#$), 置 $ACTION[k, a]$ 为“用产生式 $A \rightarrow \alpha$ 进行归约”, 简记为 “ r_j ” (假定产生式 $A \rightarrow \alpha$ 是文法 G 的第 j 个产生式)。
 - (3) 若项目 $S' \rightarrow S \bullet$ 属于 I_k , 则置 $ACTION[k, \#]$ 为“接受”, 简记为 “acc”。
 - (4) 若 $GO(I_k, A) = I_j$, A 为非终结符, 则置 $GOTO[k, A] = j$ 。
 - (5) 分析表中凡不能用规则1至4填入信息的空白格均填上“报错标志”。

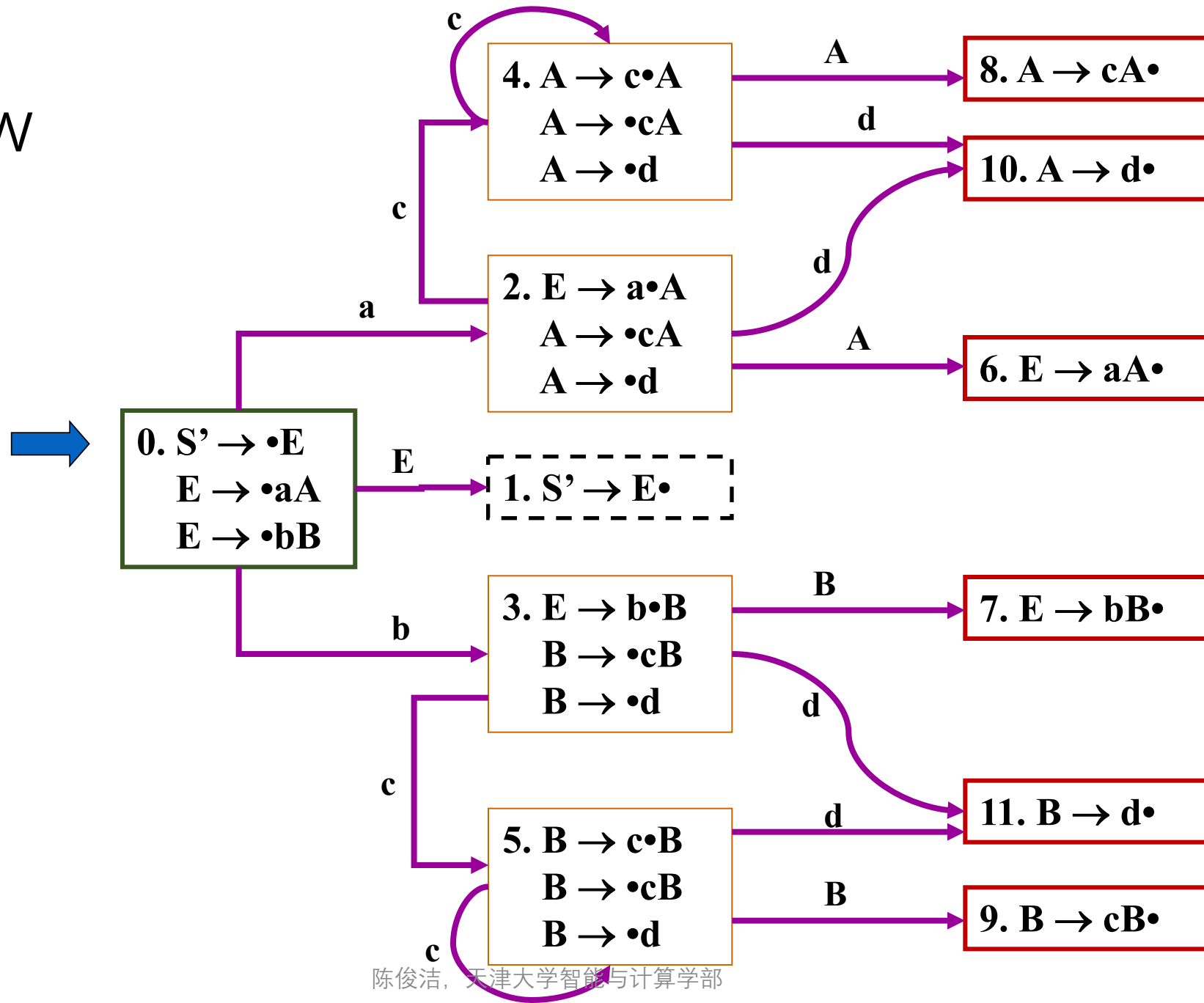
按上述方法构造的分析表的每个入口都是唯一的. 称此分析表是一个***LR(0)***表. 使用***LR(0)***表的分析器叫做一个***LR(0)***分析器



Review

文法G :

- (0) $S' \rightarrow E$
- (1) $E \rightarrow aA$
- (2) $E \rightarrow bB$
- (3) $A \rightarrow cA$
- (4) $A \rightarrow d$
- (5) $B \rightarrow cB$
- (6) $B \rightarrow d$





■ LR(0)分析表

状态	action					goto		
	<i>a</i>	<i>b</i>	<i>c</i>	<i>d</i>	#	<i>E</i>	<i>A</i>	<i>B</i>
0	s2	s3				1		
1					acc			
2			s4	s10			6	
3			s5	s11				7
4			s4	s10			8	
5			s5	s11				9
6	r1	r1	r1	r1	r1			
7	r2	r2	r2	r2	r2			
8	r3	r3	r3	r3	r3			
9	r5	r5	r5	r5	r5			
10	r4	r4	r4	r4	r4			
11	r6	r6	r6	r6	r6			



■ 构造LR(0)分析表练习

- 设有如下文法： $G = \{V_T, V_N, S', P\}$, 其中：
 $V_T = \{\text{var} : , \text{id} \text{ real}\}$ (空格是分隔符, 逗号是终结符)
 $V_N = \{S' \ S \mid T\}$ (空格是分隔符)

P如下：

- (1) $S' \rightarrow S$
- (2) $S \rightarrow \text{var } l:T$
- (3) $l \rightarrow l, \text{id}$
- (4) $l \rightarrow \text{id}$
- (5) $T \rightarrow \text{real}$

构造该文法的LR(0)分析表



(1) 列出G的所有LR(0)项目

$S' \rightarrow \cdot S$ $S' \rightarrow S \cdot$
 $S \rightarrow \cdot \text{var } I : T$ $S \rightarrow \text{var} \cdot I : T$ $S \rightarrow \text{var } I \cdot : T$ $S \rightarrow \text{var } I : \cdot T$ $S \rightarrow \text{var } I : T \cdot$
 $I \rightarrow \cdot I, \text{id}$ $I \rightarrow I \cdot , \text{id}$ $I \rightarrow I, \cdot \text{id}$ $I \rightarrow I, \text{id} \cdot$
 $I \rightarrow \cdot \text{id}$ $I \rightarrow \text{id} \cdot$
 $T \rightarrow \cdot \text{real}$ $T \rightarrow \text{real} \cdot$

(2) 构造G4的项目集规范族及识别活前缀的DFA



(3) 构造G的LR(0)分析表

	Action						GOTO		
	var	:	,	id	real	#	S	I	T
0									
1									
2									
3									
4									
5									
6									
7									
8									
9									

(2) 构造G的项目集规范族

$I_0 = \{ S' \rightarrow \cdot S, S \rightarrow \cdot \text{var } I : T \}$

$I_1 = \{ S' \rightarrow S \cdot \}$

$I_2 = \{ S \rightarrow \text{var } I : T, I \rightarrow \cdot I, \text{id}, I \rightarrow \cdot \text{id} \}$

$I_3 = \{ S \rightarrow \text{var } I : T, I \rightarrow I \cdot, \text{id} \}$

$I_4 = \{ I \rightarrow \text{id} \cdot \}$

$I_5 = \{ S \rightarrow \text{var } I : T, T \rightarrow \cdot \text{real} \}$

$I_6 = \{ I \rightarrow I, \cdot \text{id} \}$

$I_7 = \{ S \rightarrow \text{var } I : T \cdot \}$

$I_8 = \{ T \rightarrow \text{real} \cdot \}$

$I_9 = \{ I \rightarrow I, \text{id} \cdot \}$

$GO(I_0, S) = I_1$

$GO(I_0, \text{var}) = I_2$

$GO(I_2, I) = I_3$

$GO(I_2, \text{id}) = I_4$

$GO(I_3, :) = I_5$

$GO(I_3, \text{id}) = I_6$

$GO(I_5, T) = I_7$

$GO(I_5, \text{real}) = I_8$

$GO(I_6, \text{id}) = I_9$

(1) $S' \rightarrow S$

(2) $S \rightarrow \text{var } I : T$

(3) $I \rightarrow I, \text{id}$

(4) $I \rightarrow \text{id}$

(5) $T \rightarrow \text{real}$



(1) 列出G的所有LR(0)项目

$S' \rightarrow \cdot S$ $S' \rightarrow S \cdot$
 $S \rightarrow \cdot \text{var } I : T$ $S \rightarrow \text{var} \cdot I : T$ $S \rightarrow \text{var } I \cdot : T$ $S \rightarrow \text{var } I : \cdot T$ $S \rightarrow \text{var } I : T \cdot$
 $I \rightarrow \cdot I, id$ $I \rightarrow I \cdot , id$ $I \rightarrow I, \cdot id$ $I \rightarrow I, id \cdot$
 $I \rightarrow \cdot id$ $I \rightarrow id \cdot$
 $T \rightarrow \cdot \text{real}$ $T \rightarrow \text{real} \cdot$

(2) 构造G的项目集规范族

$I0 = \{ S' \rightarrow \cdot S, S \rightarrow \cdot \text{var } I : T \}$

$I1 = \{ S' \rightarrow S \cdot \}$

$I2 = \{ S \rightarrow \text{var} \cdot I : T, I \rightarrow \cdot I, id, I \rightarrow \cdot id \}$

$I3 = \{ S \rightarrow \text{var } I \cdot : T, I \rightarrow I \cdot , id \}$

$I4 = \{ I \rightarrow id \cdot \}$

$I5 = \{ S \rightarrow \text{var } I : \cdot T, T \rightarrow \cdot \text{real} \}$

$I6 = \{ I \rightarrow I, \cdot id \}$

$I7 = \{ S \rightarrow \text{var } I : T \cdot \}$

$I8 = \{ T \rightarrow \text{real} \cdot \}$

$I9 = \{ I \rightarrow I, id \cdot \}$

$GO(I0, S) = I1$

$GO(I0, \text{var}) = I2$

$GO(I2, I) = I3$

$GO(I2, id) = I4$

$GO(I3, :) = I5$

$GO(I3, ,) = I6$

$GO(I5, T) = I7$

$GO(I5, \text{real}) = I8$

$GO(I6, id) = I9$

(3) 构造G的LR(0)分析表

	Action						GOTO		
	var	:	,	id	real	#	S	I	T
0	S2						1		
1						Ac			
2				s4				3	
3		S5	S6						
4	R4	R4	R4	R4	R4	R4			
5					S8				7
6				S9					
7	R2	R2	R2	R2	R2	R2			
8	R5	R5	R5	R5	R5	R5			
9	R3	R3	R3	R3	R3	R3			



写出 var a, b : real
的分析过程

步骤	状态	符号	输入串
1	0	#	var a, b : real#
2	02	#var	a, b : real#

	Action						GOTO		
	var	:	,	id	rea	#	S	I	T
0	S2						1		
1						Acc			
2				s4				3	
3		S5	S6						
4	R4	R4	R4	R4	R4	R4			
5					S8				7
6				S9					
7	R2	R2	R2	R2	R2	R2			
8	R5	R5	R5	R5	R5	R5			
9	R3	R3	R3	R3	R3	R3			