



Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет
имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ “ИУ. Информатика и системы управления”

КАФЕДРА “ИУ7. Программное обеспечение ЭВМ и информационные технологии”

Практика: Лабораторная работа №1 *по дисциплине* **“Архитектура ЭВМ”**

Студент: Андреев А.А.

Группа: ИУ7-54Б

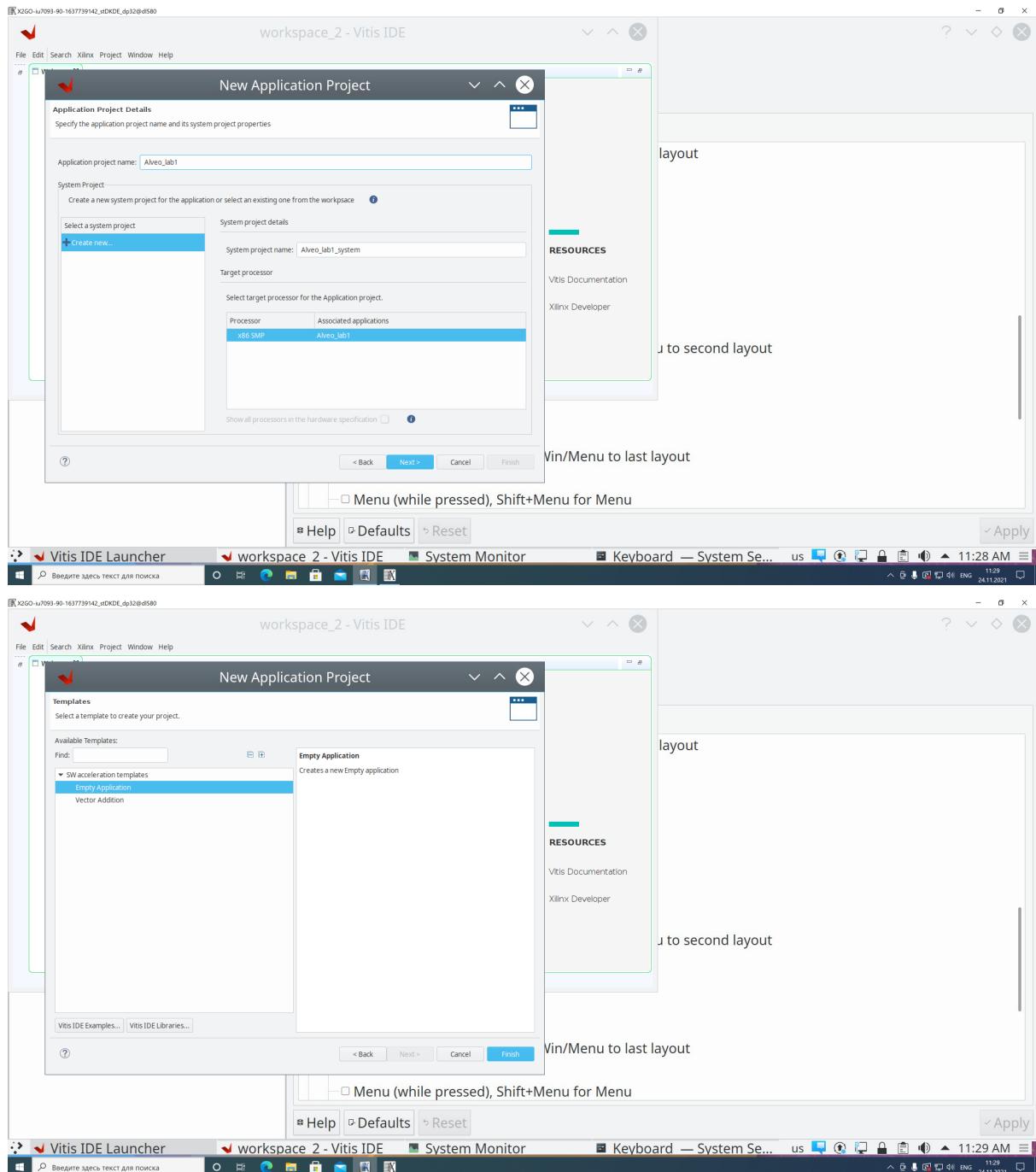
Преподаватель: Попов А.Ю.

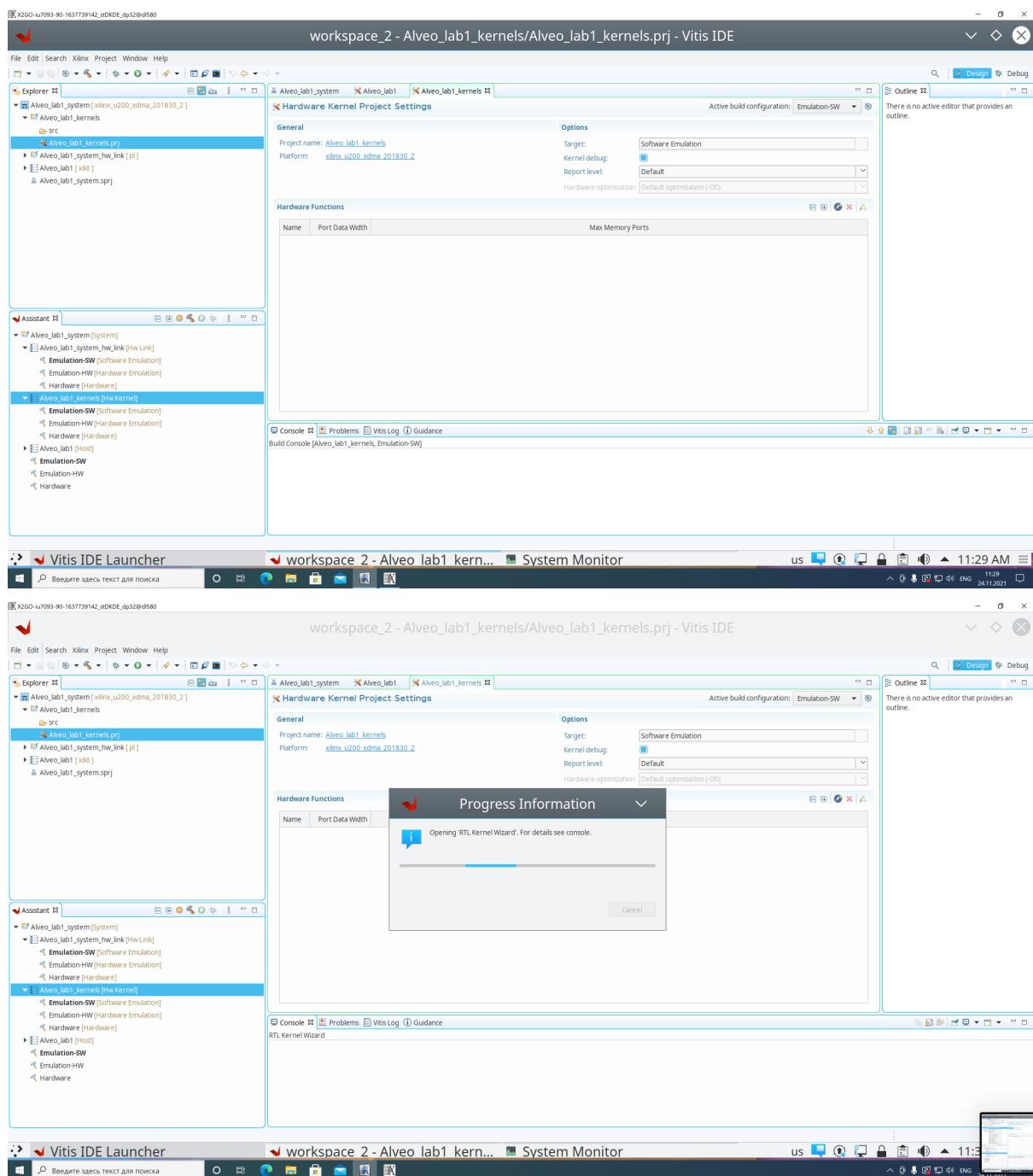
Москва - 2021 г.

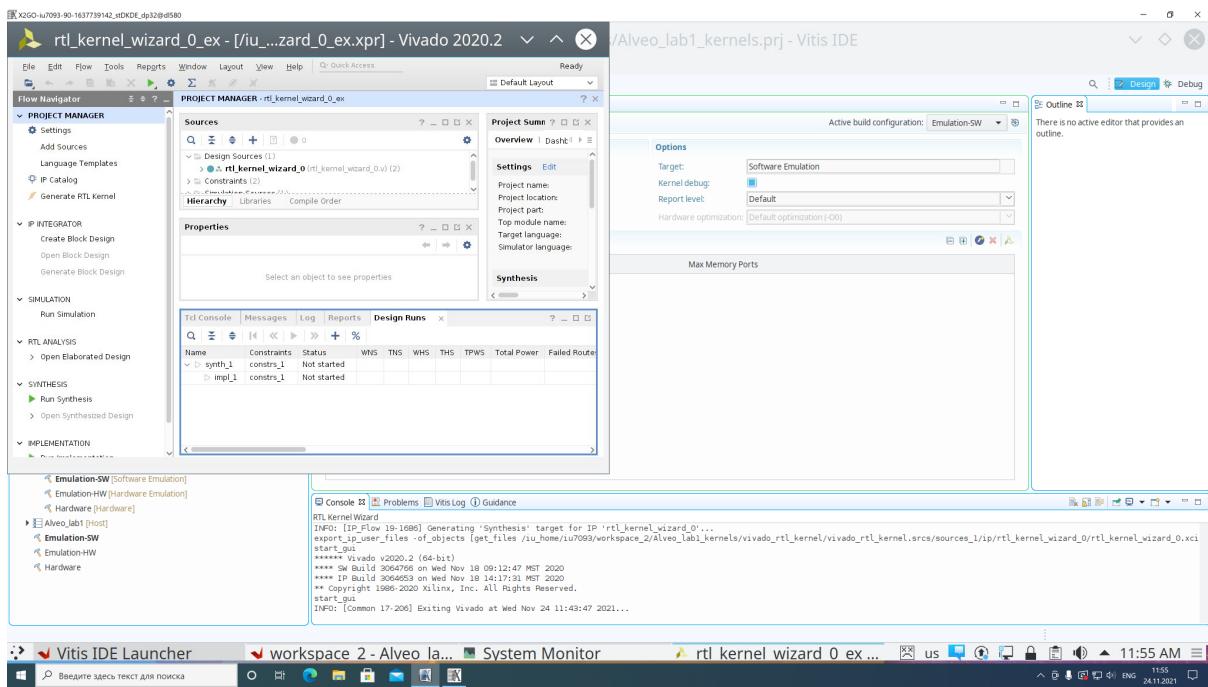
Оглавление

Оглавление	1
Создание проекта:	3
Симуляция:	5
Диаграммы:	6
Линковка проекта:	7
Конфигурационный файл:	8
Подключение аргумента:	8
Смена кода из примера на код из варианта:	9
Генерация с файлом по варианту:	10
Результат работы программы с измененным файлом по варианту:	10

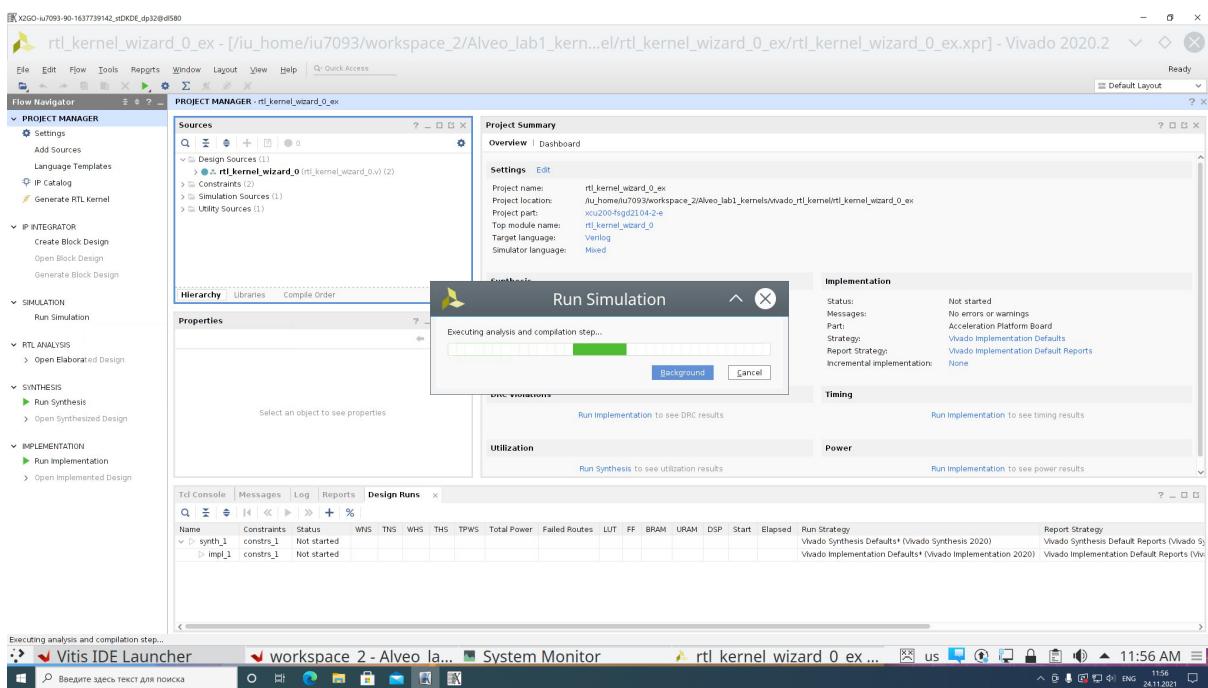
Создание проекта:



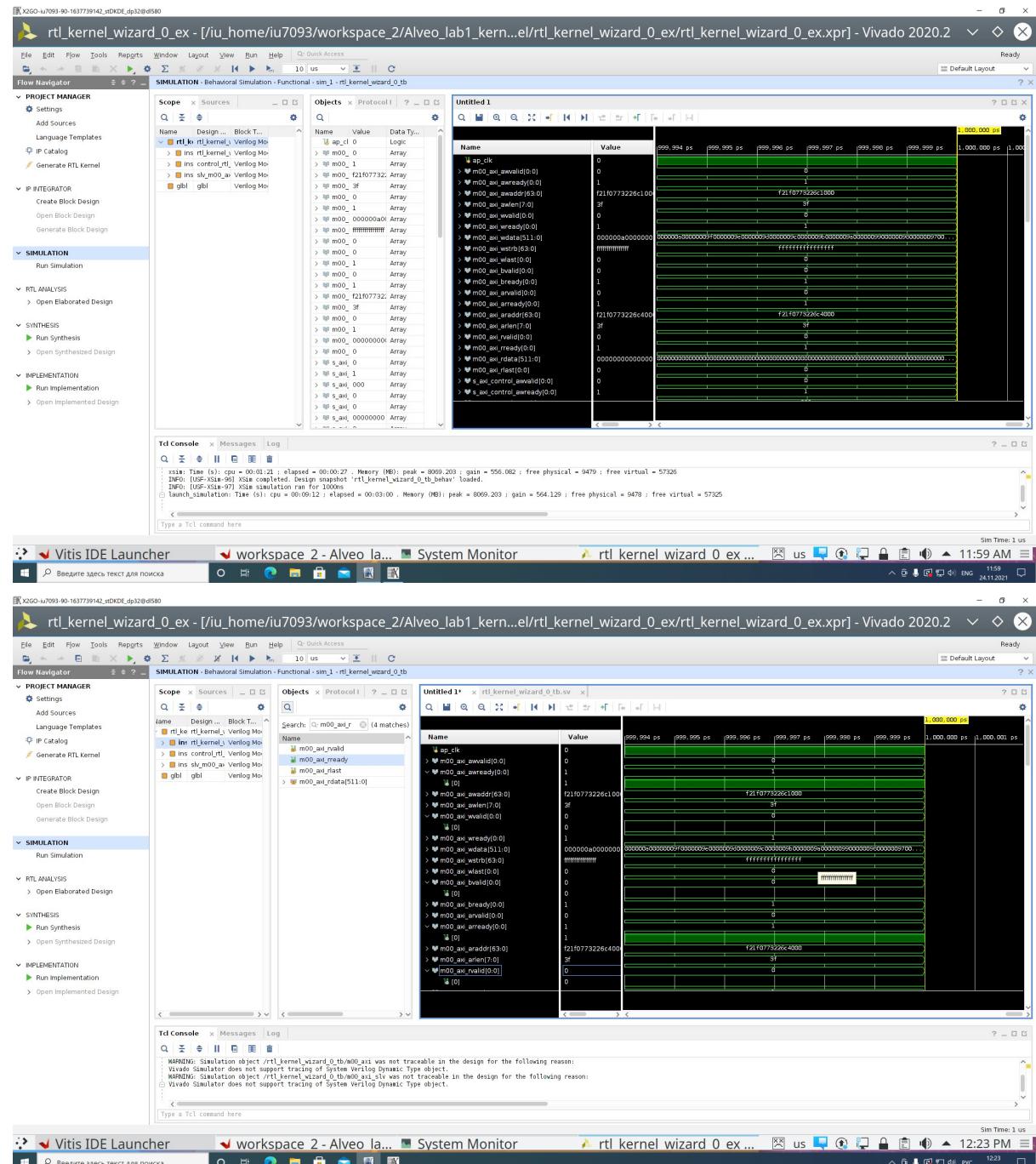




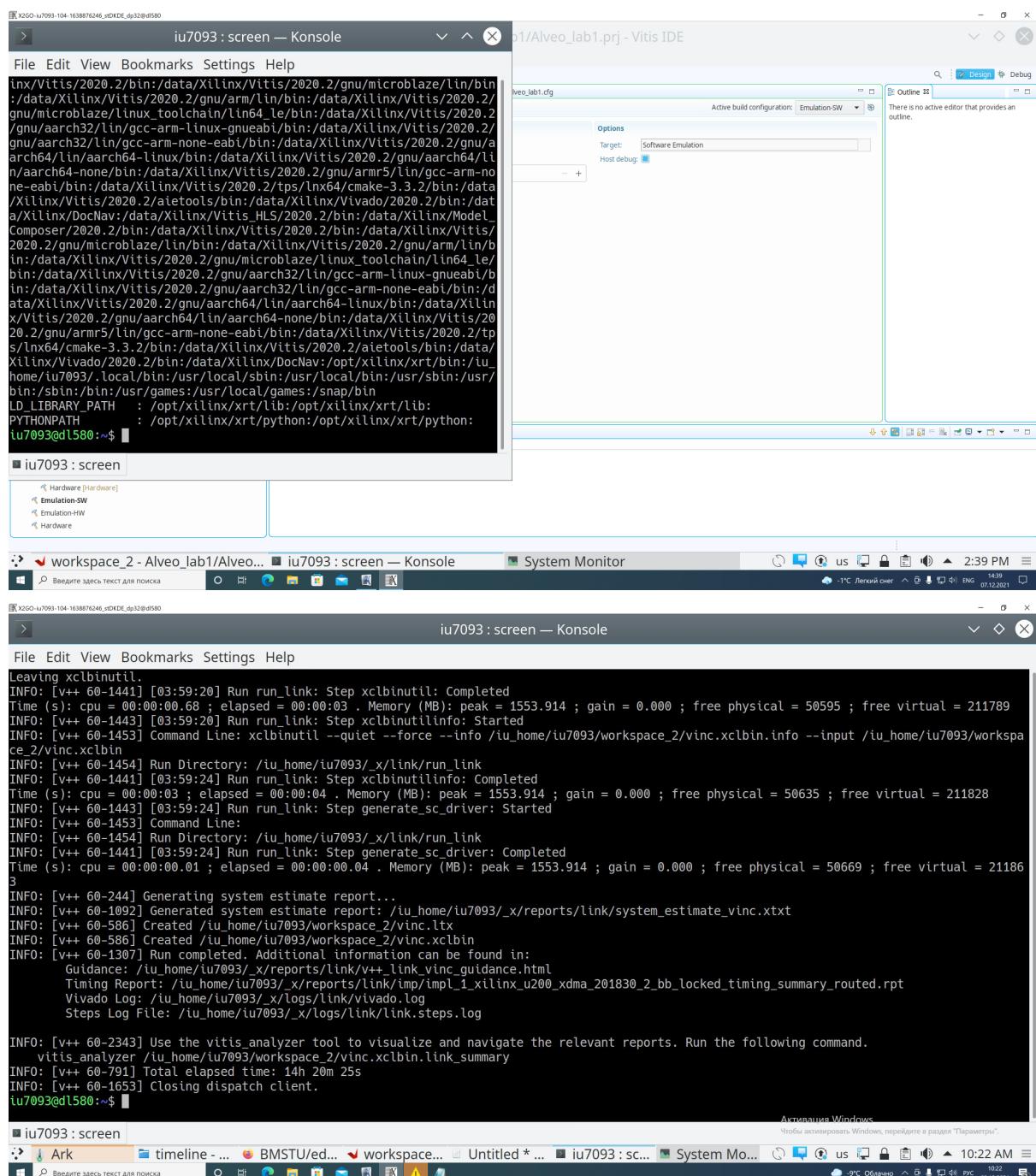
Симуляция:



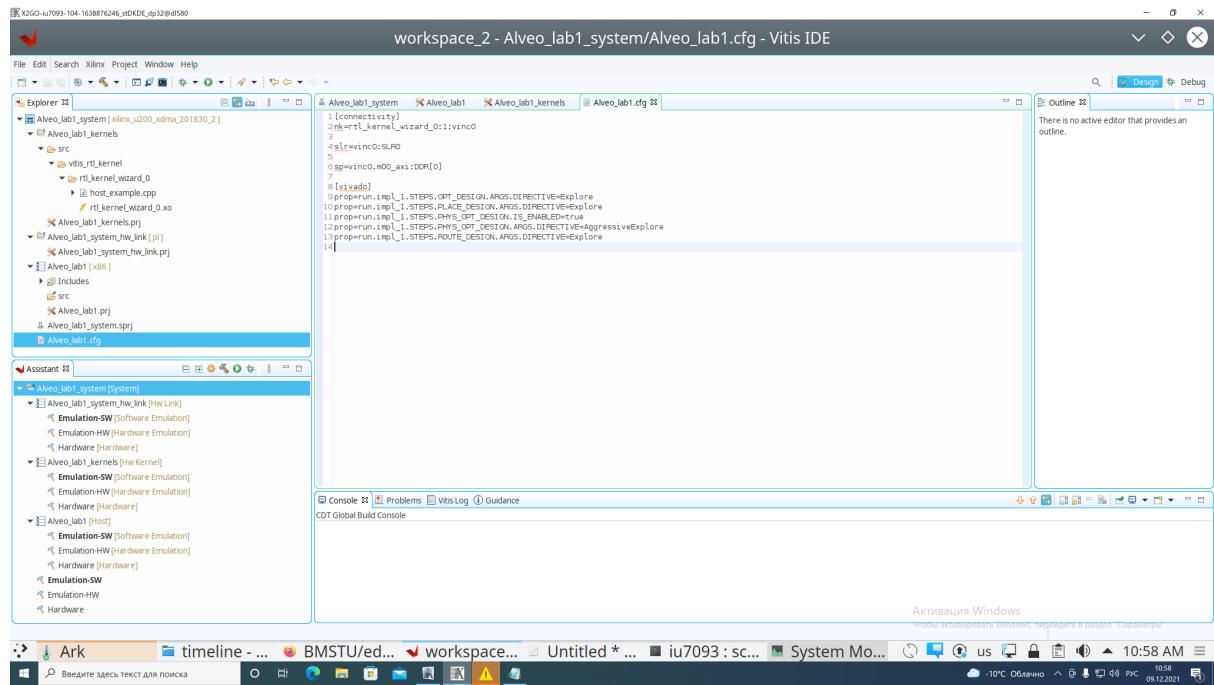
Диаграммы:



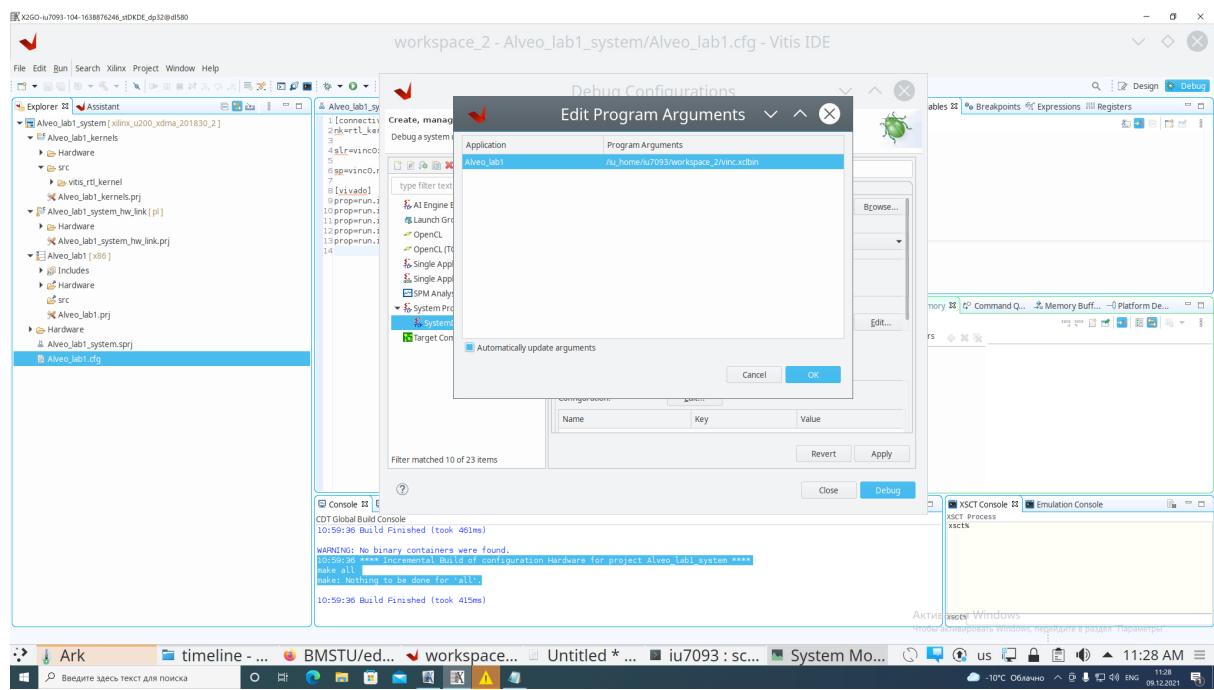
Линковка проекта:



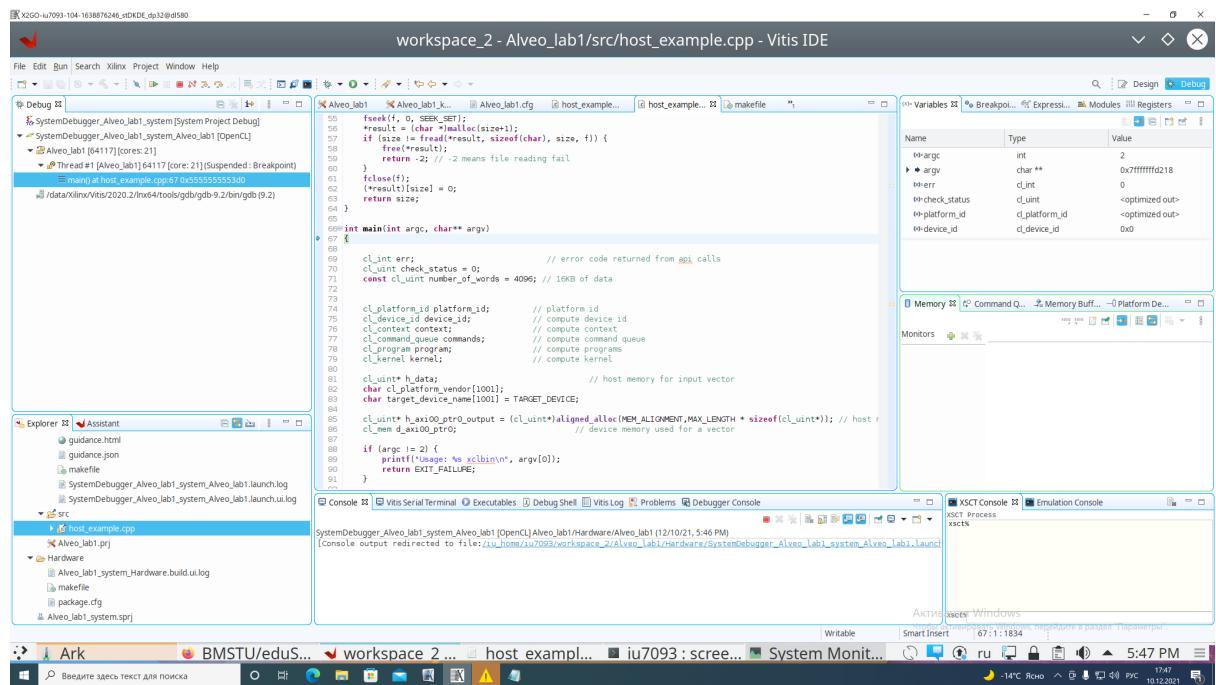
Конфигурационный файл:



Подключение аргумента:



Смена кода из примера на код из варианта:



Вариант:

3	$R[i] = (A[i] - 1)^{*}4$	SLR1,DDR[2]
---	--------------------------	-------------

Блок Было-Стало:

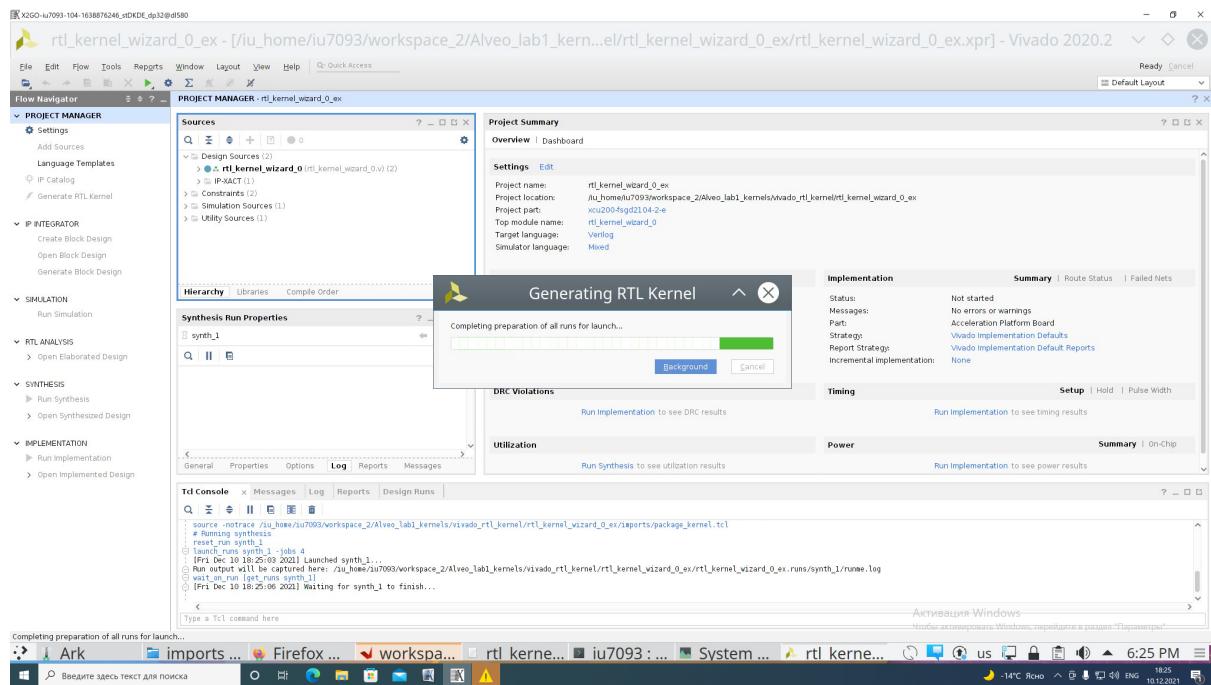
```

// Adder function
always @(posedge s_axis_aclk) begin
  for (i = 0; i < LP_NUM_LOOPS; i = i + 1) begin
    d2_tdata[i*C_ADDER_BIT_WIDTH+:C_ADDER_BIT_WIDTH] <= d1_tdata[C_ADDER_BIT_WIDTH*i+:C_ADDER_BIT_WIDTH] + d1_constant;
  end
end

// Adder function
always @(posedge s_axis_aclk) begin
  for (i = 0; i < LP_NUM_LOOPS; i = i + 1) begin
    d2_tdata[i*C_ADDER_BIT_WIDTH+:C_ADDER_BIT_WIDTH] <= (d1_tdata[i*C_ADDER_BIT_WIDTH+:C_ADDER_BIT_WIDTH] - 1) * 4;
  end
end

```

Генерация с файлом по варианту:



Результат работы программы с измененным файлом по варианту:

