# RX-8900使用

# DTCXO内蔵 RTCモジュール DIP化キット

AE-RX8900

## 特徴

- ・高精度リアルタイムクロックRX8900を使いやすいDIP化(300mi1幅2×4ピン)。
- ・32.768kHz温度補償発振器(※DTCXO)源振を内蔵、高精度。
- ※ Digital Temperature Compensated X'tal Oscillator ディジタル温度補償水晶発振器
- ・ $I^2C$ シリアルインターフェイス(7 bitアドレス表記:  $0 \times 3 2 / 8$  bitアドレス表記  $0 \times 6 4$ )。
- ・ I <sup>2</sup>C シリアルインターフェイス用プルアップ抵抗を実装(はんだジャンパにて接続可能)。
- ・FOUT、/INT端子用LEDを実装(はんだジャンパにて接続可能)。
- ・FOE (出力制御)機能付き32.768kHz/1024Hz/1Hz出力(I<sup>2</sup>Cを使用した設定により選択)。
- ・自動うるう年補正機能(2000年から2099年まで対応)。
- ・2.5 V~5.5 Vの幅広い電圧範囲(電源切り替え機能使用時)。
- ・1.6 V(動作状態から降下の場合) ~ 5.5 Vの幅広い動作電圧範囲。
- 2.0 V~5.5 Vの温度補償動作電圧。
- ・曜、日、時、分のアラーム割り込み機能。
- バイパスコンデンサを実装。

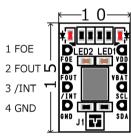
- ・タイマー割り込み機能。
- ・時刻更新割り込み機能(秒・分)。
- ・低消費電流: 0.70 μ A/3 V(Typ)。



#### 端子の説明

端子	名前	入出力	機能
1	FOE	入力	FOUT 出力 の制御端子 (H=出力 、L = Hi-Z)
2	FOUT	出力	FOE 端子により制御される基準クロック信号出力
3	/INT	出力	アラーム、タイマー、時刻更新などの割り込み信号出力
			Nch オープンドレイン
4	GND	-	グランド
5	SDA		I <sup>2</sup> C バスデータ(基板上でプルアップ可能)
6	SCL	入力	I <sup>2</sup> C バスクロック(基板上でプルアップ可能)
7	VBAT	-	バックアップ用電池接続用端子(1.6~5.5V)
8	VDD	-	電源端子(2.5~5.5V)

# ピンアサイン



8 VDD 7 VBAT

6 SCL 5 SDA

寸法単位:mm

## はんだジャンパの設定・LEDの機能

#### ■ J 1 の設定 (I<sup>2</sup>C プルアップ)

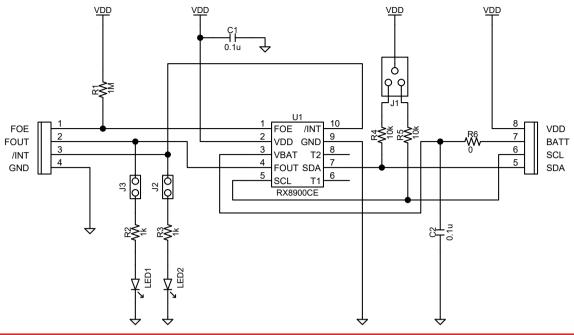
■ J 2 (/INT 表示用 LED 2の接続) と J 3 (FOUT 表示用 LED 1の接続)の設定上記 2 つのジャンパは基板裏面に設置されています。

はんだを盛ってショートした場合、各信号線が基板表面の LED に接続されます。

- LED 1: J3をショートした場合、FOUTがHの場合点灯、Lの場合消灯します。
- ・LED 2: J 2 をショートし、/INT (3 番ピン) を 1 k Ω程度の抵抗を介して VDD (8 番ピン) に接続した場合、通常時点灯、アラーム時消灯します。



-1-



# 使用上の注意(詳しくはメーカーマニュアルをご覧ください)

- ・時計、カレンダー、アラーム用の時間関係レジスタはBCD形式です。(秒レジスタが "01011011" ならば 59 秒を意味します)
- ・タイマーカウンタ用レジスタ「Timer Counter 0, Timer Counter 1」は内部プリセッタブル・ダウンカウンタを制御するレジスタです。

タイマー機能時は内部プリセッタブル・ダウンカウンタがダウンカウントされますが、「Timer Counter 0, Timer Counter 1」は変化せずその値を保持し、読み出し時は常に書き込んだ値が読み出されます。

- ・アラーム割り込み時の「/INT」L出力はフラグが能動的に0リセットされるまで保持します。
- ・定周期タイマー割り込み時の「/INT」 L出力は 7.813 ミリ秒で自動解除されハイ・インピーダンス (Hi-Z) 状態になりますが、フラグは能動的に 0 リセットするまで「1」を保持します。

#### 使用 IC ブロック図 各部寸法 ( 32 768 kHz ) 長さ 場所 ᅰ <u>1</u>.19 1.19 基板 (縦) 15 基板 (横) 10 DIVIDER CLOCK CALENDAR ピン間隔(狭) 2.54 VDD ピン間隔(広) 7.62 $\overline{\mathbf{S}}$ CONTROLLER TIMER REGISTER **VBAT** (300mil) INTERRUPTS / INT ALARM REGISTER .11 CONTROLLER 69 FOF FOUT 寸法単位:mm CONTROLLER FOUT CONTROL REGISTER 詳細な資料は弊社 Webサイト SCI I2C-Bus SYSTEM http://akizukidenshi.com/catalog/g/gK-13009/ INTERFACE SDA CONTROLLER CIRCUIT AE-RX8900 20180405 にございます。 (株) 秋月電子通商